

(19) (KR)
(12) (A)

(51) 。 Int. Cl.⁷ (11) 10-2004-0009256
A61B 8/00 (43) 2004 01 31

(21) 10-2002-0043133
(22) 2002 07 23

(71) 114

(72) 19-808

(74)

:

(54)

,

.

1

,

1 .

< >

21a ~ 21d :

22a ~ 22d :

(21a) () (22a) 가 2 , 1 2 (switching) ADC(23a) 1
 2 , (22a)
 ADC(23a) . ADC(23a) (22a)
 1 2 . ADC(23a)
) (FIFO, 25a) [(FIFO1, 27a) (FIFO2, 27a')]

FIFO1(27a) FIFO2(27a') 2 FI
 FO1(27a) FIFO2(27a') 가 FIFO(25a)
 , FIFO1(27a) FIFO2(27a')
) FIR amp; (29a)
 (Focusing Delay Computation Unit : 'FDCU')(28a)
 FIFO1(27a) FIFO2(27a') FIFO1(27a) FIFO2(27a')

FIR amp; (29a) FDCU(28a) FIFO1(27a) FIFO2(27a')
 2 (fine delay) . FDCU(28a)
 (22a) 1 2
 , FIFO1(27a) FIFO2(27a') FI
 R amp; (29a) ()
 , FIFO1(27a) FIFO2(27a') 가
 FIFO(30a) , FIR amp; (29a) 가 () 가
 , FIR amp; FIFO1(27a) FIFO2(27a') (29a) (20)
 (interpolation)
 2a) , FIR amp; (29a) FDCU(28a) (29a) (2)
 (22a) 2 , FIR amp; (29a)
 가 1
 가 2 , ADC(23a)
 1 2
 FIFO1(27a) FIFO2(27a') 가 2 ,

FIFO(30a) FIR amp; (29a) FIFO
 1(27a) FIFO2(27a') . FIFO(30a) (32a) . FIFO(32a)
 1 2
 (34a)
 1 가 (36a)
 1 가 (36a) 가 1 2
 1 가 (36b) 가 3 4
 FIFO(38a)
 2 가 (37b) 가 2 가 (37b) 가 FIFO(3
 8b) . 2 FIFO(38a, 38b) 3 가 (39) 가
 FIFO(40) FIFO(40)
 4 가 (41) 1 가

ASIC(Application Specific Integrated Circuit)
ASIC 50% ADC
ASIC
1
ASIC TGC ADC
TGC(Time Gain Compensation)
TGC ADC가
ADC,
가
ASIC , ASIC 50% ADC , A

- (57)
- 1.
 - 2.
 - 3.
 - 4.
- ASIC(Application Specific Integra

5.

2



