

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2017-11144

(P2017-11144A)

(43) 公開日 平成29年1月12日(2017.1.12)

(51) Int.Cl.	F I	テーマコード (参考)
HO 1 L 41/318 (2013.01)	HO 1 L 41/318	4 C 6 0 1
HO 1 L 41/29 (2013.01)	HO 1 L 41/29	5 D 0 1 9
HO 1 L 41/43 (2013.01)	HO 1 L 41/43	
HO 1 L 41/09 (2006.01)	HO 1 L 41/09	
HO 1 L 41/047 (2006.01)	HO 1 L 41/047	

審査請求 有 請求項の数 15 O L (全 12 頁) 最終頁に続く

(21) 出願番号	特願2015-126268 (P2015-126268)	(71) 出願人	504159235 国立大学法人 熊本大学 熊本県熊本市中央区黒髪二丁目39番1号
(22) 出願日	平成27年6月24日 (2015.6.24)	(71) 出願人	504132272 国立大学法人京都大学 京都府京都市左京区吉田本町36番地1
		(71) 出願人	515088865 株式会社産学連携研究所 京都府京都市左京区聖護院川原町53番地
		(74) 代理人	100121728 弁理士 井関 勝守
		(74) 代理人	100165803 弁理士 金子 修平

最終頁に続く

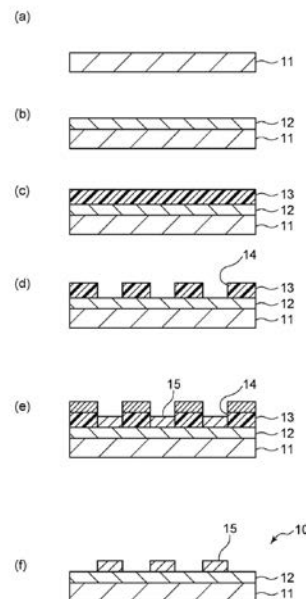
(54) 【発明の名称】 高周波超音波圧電素子、その製造方法、及びそれを含む高周波超音波プローブ

(57) 【要約】 (修正有)

【課題】 高精細な超音波画像を得ることを可能にする高周波数で送受可能な圧電素子と、その製造方法を提供する。

【解決手段】 下部電極 11 を準備し、下部電極 11 の上に、ゾルゲル溶液と圧電粉末とを含む複合体をスプレー法により塗布する。その後、塗布された複合体を焼結して圧電膜 12 を形成する。圧電膜 12 の上にマスク層 13 を配設し、マスク層 13 に圧電膜 12 を露出する複数の開口部 14 を形成する。次に、圧電膜 12 及びマスク層 13 の上に上部電極 15 を形成し、その後、マスク層 13 を除去することにより、開口部 14 内の圧電膜 12 の上にのみ上部電極 15 を残存させる。

【選択図】 図 1



【特許請求の範囲】**【請求項 1】**

下部電極を準備するステップと、
前記下部電極の上に、ゾルゲル溶液と圧電粉末とを含む複合体をスプレー法により塗布し、前記塗布された複合体を焼結して圧電膜を形成するステップと、
前記圧電膜の上に上部電極を形成するステップとを備えていることを特徴とする高周波超音波圧電素子の製造方法。

【請求項 2】

前記上部電極を形成するステップにおいて、前記圧電膜の上に、アレイ状に配置され且つ前記圧電膜を露出する複数の開口部を有するマスクを配設し、前記圧電膜及びマスクを覆うように上部電極を形成した後に、前記マスクを除去することを特徴とする請求項 1 に記載の高周波超音波圧電素子の製造方法。

10

【請求項 3】

前記下部電極を準備するステップにおいて、板状であり且つその表面に長さ方向に延びる凹部を有する下部電極を準備し、
前記圧電膜を形成するステップにおいて、前記凹部の底面に前記圧電膜を形成し、
前記上部電極を形成するステップにおいて、前記圧電膜の上に、前記凹部が延びる方向に沿って整列するように配置された複数の上部電極を形成することを特徴とする請求項 2 に記載の高周波超音波圧電素子の製造方法。

20

【請求項 4】

前記圧電膜を形成するステップにおいて、前記下部電極の上に、アレイ状に配置され且つ前記下部電極を露出する複数の開口部を有するマスクを配設した後に、スプレー法により前記下部電極の上に前記複合体を塗布し、前記複合体を焼結してアレイ状に配置された複数の圧電膜を形成することを特徴とする請求項 1 に記載の高周波超音波圧電素子の製造方法。

【請求項 5】

前記下部電極を準備するステップにおいて、板状であり且つその表面に長さ方向に延びる凹部を有する下部電極を準備し、
前記圧電膜を形成するステップにおいて、前記下部電極の前記凹部の底面に、該凹部が延びる方向に沿って整列するように配置された複数の圧電膜を形成することを特徴とする請求項 4 に記載の高周波超音波圧電素子の製造方法。

30

【請求項 6】

前記下部電極を準備するステップにおいて、ロッド状であってその端面に凹部を有する下部電極を準備し、
前記圧電膜を形成するステップにおいて、前記下部電極の前記凹部の底面に圧電膜を形成することを特徴とする請求項 1 に記載の高周波超音波圧電素子の製造方法。

【請求項 7】

前記圧電粉末として PZT からなる圧電粉末を用いることを特徴とする請求項 1 ~ 6 のいずれか 1 項に記載の高周波超音波圧電素子の製造方法。

【請求項 8】

請求項 1 に記載の高周波超音波圧電素子の製造方法によって製造された超音波圧電素子であって、
下部電極と、
前記下部電極の上にゾルゲル溶液と圧電粉末とを含む複合体がスプレー法により塗布された後に焼結されて形成された圧電膜と、
前記圧電膜の上に形成された上部電極とを備えていることを特徴とする超音波圧電素子。

40

【請求項 9】

前記上部電極は、前記圧電膜の上にアレイ状に複数形成されていることを特徴とする請求項 8 に記載の超音波圧電素子。

50

【請求項 10】

前記下部電極は、板状であり且つその表面に長さ方向に延びる凹部を有しており、
前記圧電膜は、前記凹部の底面上に形成され、
複数の前記上部電極は、前記圧電膜の上に、該凹部が延びる方向に沿って整列するように配置されていることを特徴とする請求項 9 に記載の超音波圧電素子。

【請求項 11】

前記圧電膜は、前記下部電極の上にアレイ状に複数形成されていることを特徴とする請求項 8 に記載の超音波圧電素子。

【請求項 12】

前記下部電極は、板状であり且つその表面に長さ方向に延びる凹部を有しており、
複数の前記圧電膜は、前記下部電極の前記凹部の底面に、該凹部が延びる方向に沿って整列するように配置されていることを特徴とする請求項 11 に記載の超音波圧電素子。

10

【請求項 13】

前記下部電極は、ロッド状であり且つその端面に凹部を有し、
前記圧電膜は、前記凹部の底面に形成されていることを特徴とする請求項 8 に記載の超音波圧電素子。

【請求項 14】

前記圧電粉末は、PZT からなることを特徴とする請求項 8 ~ 13 のいずれか 1 項に記載の高周波超音波圧電素子。

【請求項 15】

請求項 8 ~ 14 のいずれか 1 項に記載の高周波超音波圧電素子を備えていることを特徴とする高周波超音波プローブ。

20

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、高周波超音波圧電素子、その製造方法、及びそれを含む高周波超音波プローブに関し、特に、スプレー法を用いて形成された圧電膜を含む高周波超音波圧電素子、その製造方法、及びそれを含む高周波超音波プローブに関する。

【背景技術】

【0002】

従来から、超音波プローブ等を用いて、生体内部等に超音波を照射し、その生体内部からの反射波を得て、得られた反射波に信号処理を施して可視化し、生体の性状を診断することが行われている。超音波の送受信には、圧電素子が用いられ、圧電素子の材料としては、一般に、チタン酸ジルコン酸鉛 ($Pb(Zr, Ti)O_3$: PZT) 等のペロブスカイト結晶構造を有する酸化系圧電材料が用いられる。圧電素子は、一般に、PZT 等からなる粉末を立方体等の所定の形状に成形し、その成形体を焼結してセラミック焼結体を得た後、その焼結体を圧電膜として切削や研磨等により所望の形状に加工し、該圧電膜に電極を取り付けることによって製造される (例えば特許文献 1 等を参照)。

30

【0003】

近年、より高精細な超音波画像を取得できるようにすることが求められており、高精細な超音波画像を得るためには、より高い周波数で超音波を送受可能な圧電素子が必要となる。圧電素子の材料として同一の材料を用いた場合、圧電膜の厚みを薄くするに従って高い周波数で超音波を送受可能となる。具体的に、圧電素子の駆動周波数と圧電素子の厚さとは反比例関係にあり、 $100\mu m$ の圧電膜を有する圧電素子が、例えば $20MHz$ で駆動する場合、これと同一材料からなる圧電素子における圧電膜を 5 分の 1 の厚さである $20\mu m$ とすれば、通常、その駆動周波数は 5 倍である $100MHz$ となる。このような $100MHz$ の高周波で駆動する圧電素子を用いると、得られる超音波画像の照射方向空間分解能は、駆動周波数が $20MHz$ の場合と比較して 5 倍となる。従って、より高精細な超音波画像の取得を可能とする圧電素子を得るためには、より膜厚が小さい圧電膜を形成する必要がある。

40

50

【先行技術文献】

【特許文献】

【0004】

【特許文献1】特開平7-45124号公報

【発明の概要】

【発明が解決しようとする課題】

【0005】

しかしながら、上述のようにPZTからなる焼結体を切削や研磨等の機械的加工により薄膜化することは効率的でなく、また、得られる薄膜の薄さにも限界がある。さらに、数十 μm ～数百 μm の薄さのPZTからなる焼結体に機械的加工を施すと割れ等が生じるおそれもある。

10

【0006】

本発明は、前記の問題に鑑みてなされたものであり、その目的は、より薄い圧電膜を簡便な方法によって形成できるようにし、得られた圧電膜を用いて高精細な超音波画像の送受が可能な高周波超音波圧電素子を得ることにある。

【課題を解決するための手段】

【0007】

前記の目的を達成するために、本発明では、ゾルゲル溶液と圧電粉末との複合体をスプレー法により電極に塗布することによって圧電膜を形成して、高周波超音波圧電素子を製造した。

20

【0008】

具体的に、本発明に係る高周波超音波圧電素子の製造方法は、下部電極を準備するステップと、下部電極の上に、ゾルゲル溶液と圧電粉末とを含む複合体をスプレー法により塗布し、塗布された複合体を焼結して圧電膜を形成するステップと、圧電膜の上に上部電極を形成するステップとを備えていることを特徴とする。

【0009】

本発明に係る高周波超音波圧電素子の製造方法によると、下部電極の上に、ゾルゲル溶液と圧電粉末とを含む複合体をスプレー法により塗布するため、スプレーからの当該複合体の吐出量や吐出時間等を適宜調節することで、所望の膜厚の圧電膜を所望の領域に簡便に形成することができ、数 μm の極めて薄い圧電膜を形成することも可能となる。

30

【0010】

本発明に係る高周波超音波圧電素子の製造方法では、上部電極を形成するステップにおいて、圧電膜の上に、アレイ状に配置され且つ圧電膜を露出する複数の開口部を有するマスクを配設し、圧電膜及びマスクを覆うように上部電極を形成した後に、マスクを除去してもよい。

【0011】

このようにすると、圧電膜の上に上部電極がアレイ状に形成されるため、得られた圧電素子を、複数の上部電極の直下に位置する圧電膜の各領域が互いに特定の時間差で超音波を発信するように制御されて、電子的な走査により生体内部の断面画像を取得可能な所謂フェーズドアレイ型の超音波プローブに適用することができる。

40

【0012】

この場合、下部電極を準備するステップにおいて、板状であり且つその表面に長さ方向に延びる凹部を有する下部電極を準備し、圧電膜を形成するステップにおいて、凹部の底面に圧電膜を形成し、上部電極を形成するステップにおいて、圧電膜の上に、凹部が延びる方向に沿って整列するように配置された複数の上部電極を形成してもよい。

【0013】

このようにすると、複数の上部電極が、下部電極の凹部内に、該凹部が延びる方向（下部電極の長さ方向）に沿って整列するため、それらの上部電極の直下に位置する圧電膜の各領域から発信される超音波が、凹部が延びる方向と垂直な方向（下部電極の幅方向）に広がることを抑制して収束することができる。このため、この圧電素子を超音波プローブ

50

に適用する場合、音響レンズを設ける必要がなく、部品点数及び製造コストを低減することができる。

【0014】

本発明に係る高周波超音波圧電素子の製造方法では、圧電膜を形成するステップにおいて、下部電極の上に、アレイ状に配置され且つ下部電極を露出する複数の開口部を有するマスクを配設した後に、スプレー法により下部電極の上に複合体を塗布し、複合体を焼結してアレイ状に配置された複数の圧電膜を形成してもよい。

【0015】

このようにすると、下部電極の上にアレイ状に配置された複数の薄い圧電膜を簡便に形成することができる。また、複数の薄い圧電膜をアレイ状に形成できるため、得られた圧電素子を、複数の圧電膜が互いに特定の時間差で超音波を発信するように制御されて電子的な走査により生体内部の断面画像を取得可能な所謂フェーズドアレイ型の超音波プローブに適用することができる。

10

【0016】

この場合、下部電極を準備するステップにおいて、板状であり且つその表面に長さ方向に伸びる凹部を有する下部電極を準備し、圧電膜を形成するステップにおいて、下部電極の凹部の底面に、該凹部が伸びる方向に沿って整列するように配置された複数の圧電膜を形成してもよい。

【0017】

このようにすると、複数の圧電膜が、下部電極の凹部の底面に、該凹部が伸びる方向（下部電極の長さ方向）に沿って整列するため、圧電膜から発信される超音波を凹部が伸びる方向と垂直な方向（下部電極の幅方向）に広がることを抑制して収束することができる。このため、この圧電素子を超音波プローブに適用する場合、音響レンズを設ける必要がなく、部品点数及び製造コストを低減することができる。

20

【0018】

本発明に係る高周波超音波圧電素子の製造方法では、下部電極を準備するステップにおいて、ロッド状であってその端面に凹部を有する下部電極を準備し、圧電膜を形成するステップにおいて、下部電極の凹部の底面に圧電膜を形成してもよい。

【0019】

このようにすると、圧電膜を、ロッド状の下部電極の端面における凹部の底面に形成するため、圧電膜から発信される超音波が、ロッド状の下部電極の軸方向から外側に広がることを抑制して収束することができる。このため、上記の場合と同様に、この圧電素子を超音波プローブに適用する場合、音響レンズを設ける必要がなく、部品点数及び製造コストを低減することができる。また、ロッド状の下部電極の端面に例えば単一の圧電膜を設けることで、上記フェーズドアレイ型ではなく、機械的な走査により生体内部の断面画像を取得可能な、所謂、単振動子型の超音波プローブに適用することができる。

30

【0020】

本発明に係る高周波超音波圧電素子の製造方法において、圧電粉末としては、PZTからなる圧電粉末を用いることができる。

【0021】

本発明に係る高周波超音波圧電素子は、上述の製造方法により得られ、下部電極と、下部電極の上にゾルゲル溶液と圧電粉末とを含む複合体がスプレー法により塗布された後に焼結されて形成された圧電膜と、圧電膜の上に形成された上部電極とを備えていることを特徴とする。

40

【0022】

本発明に係る高周波超音波圧電素子によると、ゾルゲル溶液と圧電粉末とを含む複合体をスプレー法による塗布によって形成された圧電膜を含むため、圧電膜の膜厚を簡便に調整することができ、薄い膜厚の圧電膜を得ることも容易である。このため、薄い膜厚の圧電膜を有することで、より高い周波数の超音波の送受を可能とする高周波超音波圧電素子を容易に得ることができる。

50

【 0 0 2 3 】

本発明に係る高周波超音波圧電素子において、上部電極は、圧電膜の上にアレイ状に複数形成されていてもよい。

【 0 0 2 4 】

このようにすると、圧電膜の上に上部電極がアレイ状に並んでいるため、得られた圧電素子を、複数の上部電極の直下に位置する圧電膜の各領域が互いに特定の時間差で超音波を発信するように制御されて電子的な走査により生体内部の断面画像を取得可能な所謂フェーズドアレイ型の超音波プローブに適用することができる。

【 0 0 2 5 】

この場合、下部電極は、板状であり且つその表面に長さ方向に延びる凹部を有しており、圧電膜は、凹部の底面上に形成され、複数の上部電極は、圧電膜の上に、凹部が延びる方向に沿って整列するように配置されていてもよい。

10

【 0 0 2 6 】

このようにすると、複数の上部電極が、下部電極の凹部内に、該凹部が延びる方向（下部電極の長さ方向）に沿って整列するため、それらの上部電極の直下に位置する圧電膜の各領域から発信される超音波が、凹部が延びる方向と垂直な方向（下部電極の幅方向）に広がることを抑制して収束することができる。このため、この圧電素子を超音波プローブに適用する場合、音響レンズを設ける必要がなく、部品点数及び製造コストを低減することができる。

【 0 0 2 7 】

本発明に係る高周波超音波圧電素子において、圧電膜は、下部電極の上にアレイ状に複数形成されていてもよい。

20

【 0 0 2 8 】

このようにすると、圧電膜がアレイ状に複数形成されているため、複数の圧電膜が互いに特定の時間差で超音波を発信するように制御されて電子的な走査により生体内部の断面画像を取得可能な所謂フェーズドアレイ型の超音波プローブに適用可能となる。

【 0 0 2 9 】

この場合、下部電極は、板状であり且つその表面に長さ方向に延びる凹部を有しており、複数の圧電膜は、下部電極の凹部の底面に、該凹部が延びる方向に沿って整列するように配置されていてもよい。

30

【 0 0 3 0 】

このようにすると、複数の圧電膜が、下部電極の凹部の底面に、該凹部が延びる方向（下部電極の長さ方向）に沿って整列するため、圧電膜から発信される超音波が、凹部が延びる方向と垂直な方向（下部電極の幅方向）に広がることを抑制して収束することができる。このため、この圧電素子を超音波プローブに適用する場合、音響レンズを設ける必要がなく、部品点数及び製造コストを低減することができる。

【 0 0 3 1 】

本発明に係る高周波超音波圧電素子において、下部電極は、ロッド状であり且つその端面に凹部を有し、圧電膜は、凹部の底面に形成されていてもよい。

【 0 0 3 2 】

このようにすると、圧電膜が、ロッド状の下部電極の端面における凹部の底面に形成されているため、圧電膜から発信される超音波が、ロッド状の下部電極の軸方向から外側に広がることを抑制して収束することができる。このため、上記の場合と同様に、この圧電素子を超音波プローブに適用する場合、音響レンズを設ける必要がなく、部品点数及び製造コストを低減することができる。また、ロッド状の下部電極の端面に例えば単一の圧電膜を設けることで、上記フェーズドアレイ型ではなく、機械的な走査により生体内部の断面画像を取得可能な、所謂、単振動子型の超音波プローブに適用することができる。

40

【 0 0 3 3 】

本発明に係る高周波超音波圧電素子において、圧電粉末は、P Z Tからなる圧電粉末とすることができる。

50

【0034】

本発明に係る高周波超音波プローブは、上記の高周波超音波圧電素子を含むことを特徴とする。

【0035】

本発明に係る高周波超音波プローブによると、上記の作用・効果を有する高周波超音波圧電素子を含むため、より薄い圧電膜を有して高い周波数の超音波を送受可能とすることを容易にでき、その結果、より高精細な画像を取得することができる。

【発明の効果】

【0036】

本発明に係る高周波超音波圧電素子、その製造方法、及びそれを含む高周波超音波プローブによると、下部電極の上に、ゾルゲル溶液と圧電粉末とを含む複合体をスプレー法により塗布するため、極めて薄い圧電膜が簡便に得られ、その結果、より高い周波数の超音波を送受可能であり、より高精細な画像を取得することができる高周波超音波プローブを得ることができる。

【図面の簡単な説明】

【0037】

【図1】(a)～(f)は、本発明の第1の実施形態に係る高周波超音波圧電素子の製造工程を順次示す断面図である。

【図2】本発明の第1の実施形態に係る高周波超音波圧電素子を示す平面図である。

【図3】本発明の第1の実施形態の一変形例に係る高周波超音波圧電素子を示す断面図である。

【図4】(a)は本発明の第2の実施形態に係る高周波超音波圧電素子を示す断面図であり、(b)は本発明の第2の実施形態に係る高周波超音波圧電素子を示す平面図である。

【発明を実施するための形態】

【0038】

以下、本発明を実施するための形態を図面に基づいて説明する。以下の好ましい実施形態の説明は、本質的に例示に過ぎず、本発明、その適用方法或いはその用途を制限することを意図するものではない。

【0039】

(第1の実施形態)

以下、本発明の第1の実施形態に係る高周波超音波圧電素子の製造方法及びその構成について図1(a)～(f)及び図2を参照しながら説明する。

【0040】

まず、図1(a)に示すように、板状の平坦な下部電極11を準備する。下部電極11の材料としては、導電性であり、通常、電極として用いられる金属からなるものであれば特に限定されない。また、下部電極11の厚さも、特に限定はされず、圧電素子の小型化及び強度の観点から適宜選択すればよく、例えば10 μ m～150 μ mである。

【0041】

次に、図1(b)に示すように、下部電極11の上に圧電膜12を形成する。圧電膜12は、ゾルゲル溶液と圧電粉末とを含む複合体を、スプレー装置を用いて塗布するスプレー法によって下部電極11の上に塗布し、塗布された複合体を焼結することにより得られる。例えば、ゾルゲル溶液は、金属アルコキシドをエタノールやメタノール等の溶剤に溶解することで得られ、特に鉛アルコキシド、ジルコニウムアルコキシド及びチタンアルコキシドを含むPZTゾルゲル溶液を用いることが好ましい。また、圧電粉末の材料としてはPZTを用いることができる。ゾルゲル溶液と圧電粉末との組成比(重量比)は、例えばゾルゲル溶液：圧電粉末=1：1～2：1とすることができる。また、圧電粉末の粒径としては50～1000nmとすることが好ましい。スプレー法による複合体の吐出量、吐出時間、及びスプレーから下部電極までの距離等は、形成する圧電膜の膜厚等に従って適宜変更することができる。より高い周波数の超音波を送受できる圧電素子を得るためには、圧電膜を薄膜化することが好ましく、スプレー法を用いると上記複合体の吐出量ある

10

20

30

40

50

いは吐出時間等を制御することにより、容易に薄膜化することができ、例えば、吐出時間 200ms の条件では、約 10 μ m の膜厚の複合体層を形成することができる。このスプレー法による塗布後、複合体層を約 150 $^{\circ}$ C で 5 分乾燥し、約 450 $^{\circ}$ C で 5 分仮焼結し、約 650 $^{\circ}$ C で 5 分焼成し、その後、例えばコロナ放電によって分極処理を行うことにより圧電膜 12 が得られる。

【0042】

次に、図 1 (c) に示すように、圧電膜 12 の上にマスク層 13 を配設する。マスク層 13 の材料としては、例えば樹脂、ガラス、木材又は紙等の材料を用いることができるが、これらに限定されない。

【0043】

次に、図 1 (d) に示すように、マスク層 13 に圧電膜 12 を露出する複数の開口部 14 を形成する。開口部 14 は、後に上部電極 15 を形成する所望の位置に設け、本実施形態では、下部電極の長さ方向に沿って等間隔に配置される。開口部 14 の形成は、マスク層 13 の材料に従って、エッチング法等の化学的処理を用いてもよいし、切削等の機械的処理を用いてもよい。なお、本実施形態では、マスク層 13 を圧電膜 12 の上に設けた後に、開口部 14 を形成したが、圧電膜 12 の上に設ける前に、マスク層 13 に予め開口部 14 を形成し、開口部 14 が形成されたマスク層 13 を圧電膜 12 の上に配置してもよい。

【0044】

次に、図 1 (e) に示すように、圧電膜 12 及びマスク層 13 の上に上部電極 15 を形成する。上部電極 15 の材料としては、導電性材料であり、通常、電極に用いられ得るものであれば特に限定されず、例えば金や銀等の金属が用いられる。また、上部電極 15 の形成には、蒸着法やスパッタ法等の常法が用いられ得る。上部電極 15 の厚さも、特に限定はされず、圧電素子の小型化及び強度の観点から適宜選択すればよく、例えば 10 μ m ~ 150 μ m である。

【0045】

次に、図 1 (f) に示すように、マスク層 13 を除去することにより、開口部 14 内の圧電膜 12 の上にのみ上部電極 15 が残存する。図示はしないが、その後、電源と接続したリード線を下部電極 11 及び複数の上部電極 15 のそれぞれに接続することにより、本実施形態に係る高周波超音波圧電素子 10 を得ることができる。

【0046】

図 1 では、便宜上、マスク層 13 に開口部 14 を 3 つ形成し、上部電極 15 を 3 つ形成するように示したが、当然にこれに限られず、図 2 に示すように上部電極 15 が 5 つ形成されてもよいし、それ以上の所望の数の上部電極 15 を形成することができる。本実施形態では、複数の上部電極 15 が圧電膜 12 の上にアレイ状に形成され、具体的に、図 1 (f) 及び図 2 に示すように、上部電極 15 は、下部電極 11 の長さ方向に沿って整列するように配置される。そのように上部電極 15 が配置された形態の高周波超音波圧電素子 10 を、生体内部の断面を画像化するための超音波プローブに適用することで、複数の上部電極の直下に位置する圧電膜のそれぞれの領域が互いに特定の時間差で超音波を発信するように、上部電極に電圧が印加されるタイミングを制御することによる電子的な走査によって生体内部の断面画像を取得可能な、所謂フェーズドアレイ型の超音波プローブを得ることができる。本実施形態に係る高周波超音波圧電素子を含む高周波超音波プローブは、従来の超音波プローブと同様にプローブ本体において、基端側から先端側に向かってバックリング材、本実施形態に係る圧電素子、音響整合層及び音響レンズの順に配設して構成される。但し、本実施形態に係る高周波超音波プローブにおいて、バックリング材及び音響整合層を必須の構成としない。

【0047】

なお、本実施形態では、上述のとおり、下部電極の上を覆うように形成された圧電膜の上に開口部を有するマスクを用いて複数の上部電極を形成したが、下部電極の上にアレイ状に形成された開口部を有するマスクを用いて、アレイ状に配置する複数の圧電膜を形成

10

20

30

40

50

し、それら複数の圧電膜の上にそれぞれ上部電極を形成してもよい。このようにすると、圧電膜材料のスプレー塗布時点で複数の圧電膜が互いに分離することとなるため、圧電素子内におけるクロストークを防止するために、圧電膜をダイシングするといった切断処理をする必要がない。特に、薄い圧電膜を切断することは割れ等が生じやすく困難であるため、この点で有利である。

【0048】

本実施形態では、板状の平坦な下部電極11を用いて高周波超音波圧電素子10を作製したが、板状であり且つその表面に長さ方向に延びる凹部を有する下部電極を用いて、その凹部内に圧電膜及び上部電極を形成して高周波超音波圧電素子を形成してもよい。そのような形態の高周波超音波圧電素子を第1の実施形態の一変形例として図3を参照しながら説明する。なお、本実施形態では、第1の実施形態と同一の点については説明を省略し、異なる点についてのみ詳細に説明する。また、図3は、下部電極に凹部を有することを除いて図2に示す高周波超音波圧電素子と同等の超音波圧電素子を示すものであり、特に、その一上部電極上における上部電極の長さ方向に沿った断面を示すものである。すなわち、本変形例に係る高周波超音波圧電素子においては、図3の紙面に垂直な方向に沿って上部電極が複数配列されている。

10

【0049】

図3に示すように、本変形例に係る高周波超音波圧電素子20は、表面に凹部26が形成された下部電極21を備えている。凹部26は、下部電極21の長さ方向に沿って延びるように形成されている。また、凹部26の開口の周縁部(下部電極21の表面と凹部26との境界部)は丸みを帯びている。下部電極21の凹部26の底面上には、圧電膜22が形成されている。圧電膜22は凹部26の底面形状に沿って形成されている。圧電膜22の上には上部電極25が形成されている。上部電極25は、上述の第1の実施形態と同様に、下部電極21の長さ方向に沿って、すなわち凹部が延びる方向に沿って複数配設されている。なお、本変形例に係る高周波超音波圧電素子20は、凹部26を有する下部電極21を用いることを除いて、圧電膜22及び上部電極25の形成等は上述の第1の実施形態に係る高周波超音波圧電素子10と同様の方法を用いて行うことができる。

20

【0050】

なお、本変形例においても、下部電極の上に凹部が延びる方向に沿って整列する複数の圧電膜が形成され、それらの複数の圧電膜の上にそれぞれ上部電極が形成された形態としてもよい。そうすることにより、上述のとおり、圧電膜材料のスプレー塗布時点で複数の圧電膜が互いに分離することとなるため、圧電素子内におけるクロストークを防止するために、圧電膜を切断する等の処理をする必要がなくなる。

30

【0051】

本変形例に係る高周波超音波圧電素子20では、下部電極21の表面に、圧電膜22の配列方向と並行して延びる凹部26が形成されているため、凹部26内に配設された圧電膜22から発信される超音波が、凹部26が延びる方向と垂直な方向(下部電極21の幅方向)に広がることを抑制して収束することができる。その結果、この高周波超音波圧電素子20を超音波プローブに適用する場合、音響レンズを設ける必要がない。

【0052】

(第2の実施形態)

次に、本発明の第2の実施形態に係る高周波超音波圧電素子30について図4を参照しながら説明する。なお、本実施形態では、上記第1の実施形態及びその一変形例と同一の点については説明を省略し、異なる点についてのみ詳細に説明する。本実施形態に係る高周波超音波圧電素子30は、第1の実施形態に係る高周波超音波圧電素子10と比較して、特に下部電極としてロッド状の下部電極31を用いること、及び単一の圧電膜32及び上部電極35を形成することが異なる。

40

【0053】

図4(a)及び(b)に示すように、本実施形態に係る高周波超音波圧電素子30において、下部電極31は、上述のとおりロッド状であり、特に円柱形状である。また、この

50

下部電極 3 1 の一端面には、円形状の開口を有する球欠形状の凹部 3 6 が形成されている。凹部 3 6 の開口の周縁部（下部電極 3 1 の表面と凹部 3 6 との境界部）は丸みを帯びている。例えば、下部電極 3 1 の横断面の径は 1 0 mm であり、凹部 3 6 の開口径は 6 mm であり、凹部 3 6 の深さは 2 mm である。当然に、これらのサイズは一例であり、これらに限定されることはなく、適宜、これらのサイズを選択することができる。

【 0 0 5 4 】

下部電極 3 1 の凹部 3 6 の底面上には、圧電膜 3 2 が形成されている。圧電膜 3 2 は凹部 3 6 の底面形状に沿って形成されている。本実施形態では、第 1 の実施形態と同様に、圧電膜 3 2 をスプレー法による複合体の塗布及び焼結により形成することができる。圧電膜 3 2 の上には上部電極 3 5 が形成されている。上部電極 3 5 も凹部 3 6 の底面形状に沿って形成されている。本実施形態に係る高周波超音波圧電素子 3 0 において、上部電極 3 5 の形成前に、特に複数の開口部を有するマスク層を形成する必要はなく、圧電膜 3 2 の上に蒸着法等の方法を用いて単一の膜からなる上部電極 3 5 が形成される。なお、図示はしないが、第 1 の実施形態と同様に、下部電極 3 1 及び上部電極 3 5 には、それぞれ電源に接続されたリード線が接続されている。

10

【 0 0 5 5 】

本実施形態に係る高周波超音波圧電素子 3 0 では、ロッド状の下部電極 3 1 の端面に圧電膜 3 2 及び上部電極 3 5 が形成されているため、これを機械的な走査で用いられる単振動子型の超音波プローブに適用することができる。なお、本実施形態に係る高周波超音波圧電素子 3 0 を含む高周波超音波プローブは、上記第 1 の実施形態と同様の構成とすることができる。また、本実施形態に係る高周波超音波圧電素子 3 0 では、ロッド状の下部電極 3 1 の端面に形成された凹部 3 6 内に圧電膜 3 2 及び上部電極 3 5 が形成されているため、圧電膜 3 2 から発信される超音波が下部電極 3 1 の軸方向から外側に広がらずに収束される。その結果、この高周波超音波圧電素子 3 0 を超音波プローブに適用する場合、音響レンズを設ける必要がない。

20

【 0 0 5 6 】

以上のとおり、本発明に係る高周波超音波圧電素子、その製造方法、及びそれを含む高周波超音波プローブによると、下部電極の上に、ゾルゲル溶液と圧電粉末とを含む複合体をスプレー法により塗布するため、極めて薄い圧電膜が簡便に得られ、その結果、より高い周波数の超音波を送受可能であり、より高精細な画像を取得することができる高周波超音波プローブを得ることができる。

30

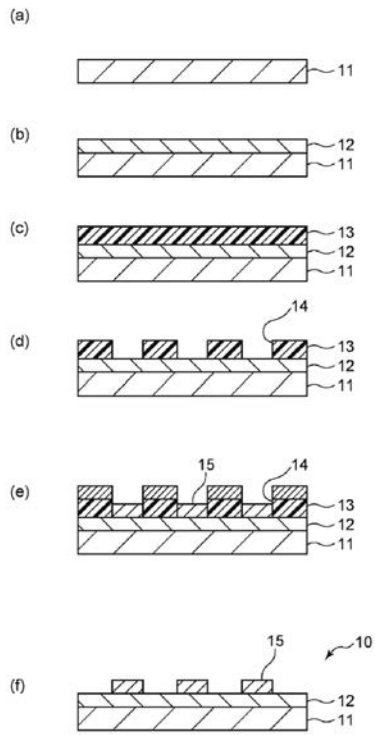
【 符号の説明 】

【 0 0 5 7 】

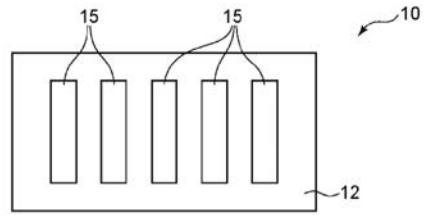
- 1 0、2 0、3 0 高周波超音波圧電素子
- 1 1、2 1、3 1 下部電極
- 1 2、2 2、3 2 圧電膜
- 1 3 マスク層
- 1 4 開口部
- 1 5、2 5、3 5 上部電極
- 2 6、3 6 凹部

40

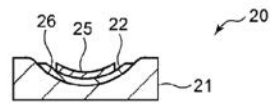
【 図 1 】



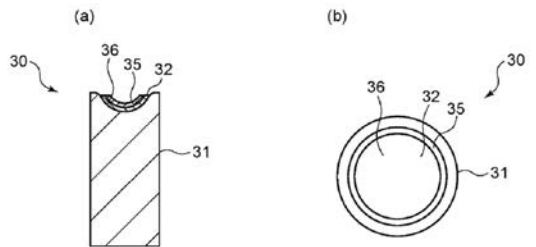
【 図 2 】



【 図 3 】



【 図 4 】



フロントページの続き

(51) Int.Cl.	F I	テーマコード(参考)
<i>H 0 4 R 31/00 (2006.01)</i>	H 0 4 R 31/00	3 3 0
<i>H 0 4 R 17/00 (2006.01)</i>	H 0 4 R 17/00	3 3 0 H
<i>A 6 1 B 8/14 (2006.01)</i>	H 0 4 R 17/00	3 3 2 B
	H 0 4 R 17/00	3 3 0 A
	A 6 1 B 8/14	
(72)発明者 小林 牧子		
熊本県熊本市中央区黒髪二丁目39番1号 国立大学法人熊本大学内		
(72)発明者 田邊 将之		
熊本県熊本市中央区黒髪二丁目39番1号 国立大学法人熊本大学内		
(72)発明者 椎名 毅		
京都府京都市左京区吉田本町36番地1 国立大学法人京都大学内		
(72)発明者 隅田 剣生		
大阪府大阪市北区西天満四丁目4番18号 株式会社産学連携パートナーズ内		
(72)発明者 河口 範夫		
大阪府大阪市北区西天満四丁目4番18号 株式会社産学連携パートナーズ内		
Fターム(参考) 4C601 EE12 EE14 GB02 GB03 GB41 GB47		
5D019 AA07 AA26 BB02 BB12 BB19 BB25 BB26 BB30 FF04 HH01		
HH02		

专利名称(译)	<无法获取翻译>		
公开(公告)号	JP2017011144A5	公开(公告)日	2017-02-16
申请号	JP2015126268	申请日	2015-06-24
[标]申请(专利权)人(译)	国立大学法人熊本 国立大学法人京都大学		
申请(专利权)人(译)	国立大学法人熊本 国立大学法人京都大学 有限公司, 产学合作研究院		
[标]发明人	小林牧子 田邊将之 椎名毅 隅田劍生 河口範夫		
发明人	小林 牧子 田邊 将之 椎名 毅 隅田 劍生 河口 範夫		
IPC分类号	H01L41/318 H01L41/29 H01L41/43 H01L41/09 H01L41/047 H04R31/00 H04R17/00 A61B8/14		
CPC分类号	H01L41/047 A61B8/14 H01L41/09 H01L41/29 H01L41/318 H01L41/43 H04R17/00 H04R31/00		
FI分类号	H01L41/318 H01L41/29 H01L41/43 H01L41/09 H01L41/047 H04R31/00.330 H04R17/00.330.H H04R17/00.332.B H04R17/00.330.A A61B8/14		
F-TERM分类号	4C601/EE12 4C601/EE14 4C601/GB02 4C601/GB03 4C601/GB41 4C601/GB47 5D019/AA07 5D019/AA26 5D019/BB02 5D019/BB12 5D019/BB19 5D019/BB25 5D019/BB26 5D019/BB30 5D019/FF04 5D019/HH01 5D019/HH02		
代理人(译)	金子修平		
其他公开文献	JP6122066B2 JP2017011144A		

摘要(译)

根据本发明, 制备下电极, 通过喷涂将包含溶胶-凝胶溶液和压电粉末的复合物施加到下电极上。然后烧结所施加的复合物以形成压电膜, 并且在压电膜上形成上电极。