



(12)发明专利申请

(10)申请公布号 CN 107980208 A

(43)申请公布日 2018.05.01

(21)申请号 201780001406.3

H03F 3/45(2006.01)

(22)申请日 2017.10.19

H03F 1/34(2006.01)

(85)PCT国际申请进入国家阶段日
2017.11.06

A61B 5/024(2006.01)

A61B 5/00(2006.01)

(86)PCT国际申请的申请数据

PCT/CN2017/106919 2017.10.19

(71)申请人 深圳市汇顶科技股份有限公司

地址 518045 广东省深圳市福田区腾
飞工业大厦B座13层

(72)发明人 张孟文

(74)专利代理机构 北京龙双利达知识产权代理
有限公司 11329

代理人 孙涛 毛威

(51)Int.Cl.

H03K 19/0175(2006.01)

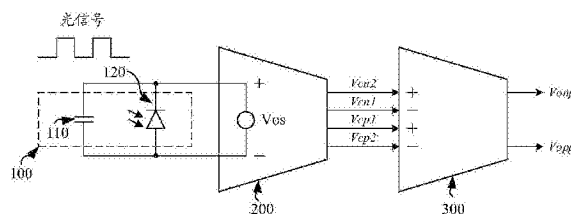
权利要求书2页 说明书11页 附图3页

(54)发明名称

信号转换电路、心率传感器和电子设备

(57)摘要

提供了一种信号转换电路、心率传感器和电子设备,该信号转换电路包括:光电转换电路,用于将光信号转换成电流信号,该电流信号在第一相位包括该光信号中的有用光信号、调制光信号和背景光信号转换后的信号,该电流信号在第二相位包括背景光信号转换后的信号;差分信号转换电路,与该光电转换电路连接,用于将该电流信号转换为第一差分信号和第二差分信号,该第一差分信号为该电流信号处于该第一相位时的积分信号,该第二差分信号为该电流信号处于该第二相位时的积分信号;该减法放大器,与该差分信号转换电路连接,用于将该第一差分信号和该第二差分信号的差值放大,以生成第三差分信号。本发明实施例的信号转换电路能够有效抑制环境干扰。



1. 一种信号转换电路,其特征在于,包括:

光电转换电路(100),用于将光信号转换成电流信号,所述电流信号在第一相位包括所述光信号中的有用光信号、调制光信号和背景光信号转换后的信号,所述电流信号在第二相位包括所述背景光信号转换后的信号;

差分信号转换电路(200),与所述光电转换电路(100)连接,用于将所述电流信号转换为第一差分信号和第二差分信号,所述第一差分信号为所述电流信号处于所述第一相位时的积分信号,所述第二差分信号为所述电流信号处于所述第二相位时的积分信号;

减法放大器(300),与所述差分信号转换电路(200)连接,用于将所述第一差分信号和所述第二差分信号相减并将相减的差值放大,以生成第三差分信号。

2. 根据权利要求1所述的信号转换电路,其特征在于,

所述差分信号转换电路(200)包括:第一差分信号产生电路,用于对处于所述第一相位的所述电流信号进行积分;第二差分信号产生电路,用于对处于所述第二相位的所述电流信号进行积分,其中,所述第一差分信号产生电路与所述第二差分信号产生电路并联。

3. 根据权利要求2所述的信号转换电路,其特征在于,

所述第一差分信号产生电路包括第一积分电路(210)和第二积分电路(220),所述第二差分信号产生电路包括第三积分电路(230)和第四积分电路(240),每个积分电路包括一个电容器和一个开关,所述差分信号转换电路(200)还包括:第一开关(251)、第二开关(252)和第一跨导放大器(290),所述光电转换电路(100)的一端通过所述第一开关(251)与所述第一跨导放大器(290)的正输入端相连,所述光电转换电路(100)的另一端通过所述第二开关(252)与所述第一跨导放大器(290)的负输入端相连,所述第一跨导放大器(290)的正输入端通过所述第一积分电路(210)连接至所述第一跨导放大器(290)的负输出端,所述第一跨导放大器(290)的负输入端通过所述第二积分电路(220)连接至所述第一跨导放大器(290)的正输出端,所述第三积分电路(230)与所述第一积分电路(210)并联,所述第四积分电路(240)与所述第二积分电路(220)并联。

4. 根据权利要求3所述的信号转换电路,其特征在于,

所述第一开关(251)和所述第二开关(252)均导通时,所述第一积分电路(210)和所述第二积分电路(220)对处于所述第一相位的所述电流信号进行积分,并且所述第三积分电路(230)和所述第四积分电路(240)对处于所述第二相位的所述电流信号进行积分。

5. 根据权利要求3或4所述的信号转换电路,其特征在于,

所述光电转换电路(100)为光敏二极管,所述第一跨导放大器(290)连接第一电压,所述第一电压用于调整所述光敏二极管的反偏电压。

6. 根据权利要求1至5中任一项所述的信号转换电路,其特征在于,

所述差分信号转换电路(200)包括:负反馈回路,所述负反馈回路用于在所述差分信号转换电路(200)将所述电流信号转换为所述第一差分信号和所述第二差分信号时,抵消所述背景光信号中残留的信号。

7. 根据权利要求6所述的信号转换电路,其特征在于,

所述负反馈回路包括:第三开关(253)、第四开关(254)和电流采样电路(270),所述第一积分电路(210)通过所述第三开关(253)连接至所述第一跨导放大器(290)的负输出端,所述第二积分电路(220)通过所述第四开关(254)连接至所述第一跨导放大器(290)的正输

出端,所述第一跨导放大器(290)的正输出端通过所述电流采样电路(270)连接至所述第一跨导放大器(290)的负输出端;

其中,所述第三开关(253)和所述第四开关(254)均断开时,所述电流采样电路(270)用于检测所述背景光信号中残留的信号;所述第三开关(253)和所述第四开关(254)均导通时,所述电流采样电路(270)用于抵消所述背景光信号中残留的信号。

8.根据权利要求7所述的信号转换电路,其特征在于,

所述电流采样电路(270)包括:第五开关(261)、第六开关(263)、第七开关(268)、第八开关(260)、第一电容(264)、第二电容(267)、第一金属氧化物半导体MOS管(262)、第二MOS管(265)、第三MOS管(266)和第四MOS管(269);所述第一跨导放大器(290)的正输出端通过所述第五开关(261)连接至所述第一MOS管(262)的漏极,所述第一MOS管(262)的漏极和所述第一MOS管(262)的栅极相连,所述MOS管的栅极通过所述第六开关(263)连接至所述第二MOS管(265)的栅极,所述第一MOS管(262)的源极与所述第二MOS管(265)的源极相连,所述第二MOS管(265)的栅极通过所述第一电容(264)连接至所述第二MOS管(265)的源极,所述第二MOS管(265)的漏极通过所述光电转换电路(100)连接至所述第三MOS管(266)的漏极,所述第三MOS管(266)的栅极通过所述第二电容(267)连接至所述第三MOS管(266)的源极,所述第三MOS管(266)的栅极通过所述第七开关(268)连接至所述第四MOS管(269)的栅极,所述第三MOS管(266)的源极与所述第四MOS管(269)的源极相连,所述第四MOS管(269)的栅极与所述第四MOS管(269)的漏极相连,所述第四MOS管(269)的漏极通过所述第八开关(260)连接至所述第一跨导放大器(290)的负输出端。

9.根据权利要求8所述的信号转换电路,其特征在于,

所述第五开关(261)、所述第六开关(263)、所述第七开关(268)和所述第八开关(260)均导通时,所述电流采样电路(270)用于检测所述背景光信号中残留的信号;所述第五开关(261)、所述第六开关(263)、所述第七开关(268)和所述第八开关(260)均断开时,所述电流采样电路(270)用于抵消所述背景光信号中残留的信号。

10.根据权利要求3至9中任一项所述的信号转换电路,其特征在于,

所述差分信号转换电路(200)还包括:第二跨导放大器(280),所述第二跨导放大器(280)的正输入端与所述第一跨导放大器(290)的正输入端相连,所述第二跨导放大器(280)的负输入端接收共模电压,所述共模电压用于稳定所述第一跨导放大器(290)的正输入端的电压值。

11.根据权利要求1至10中任一项所述的信号转换电路,其特征在于,

所述减法放大器(300)包括:第一支路(310)、第二支路(320)、第三支路(330)、第四支路(340)和第三跨导放大器(370),其中,所述第一支路(310)和所述第二支路(320)用于接收所述第一差分信号,所述第三支路(330)和所述第四支路(340)用于接收所述第二差分信号,所述第三跨导放大器(370)用于根据所述第一差分信号和所述第二差分信号生成所述第三差分信号。

12.一种心率传感器,其特征在于,包括:

权利要求1至11中任一项所述的信号转换电路。

13.一种电子设备,其特征在于,包括:权利要求12所述的心率传感器。

信号转换电路、心率传感器和电子设备

技术领域

[0001] 本发明实施例涉及电子技术领域,并且更具体地,涉及信号转换电路、心率传感器和电子设备。

背景技术

[0002] 电流型传感器的输出阻抗非常高,为了将电流信号有效地转换成电压信号,通常会采用电流-电压(I-V)转换电路。但是由于转换电路的输入阻抗非常小,导致环境的干扰信号很容易就进到了I-V转换电路中。例如,心率采集系统中,人体通常和电路不是一个等势体,因此人体皮肤上的噪声就会通过空气等介质传递到I-V电路的输入端,随后被I-V转换电路转换成噪声电压,使得整个采集系统的信噪比(SNR)急剧下降。

[0003] 现有技术中,处理该问题的一种方法为:增加人体和电路距离,从而减弱耦合的路径,但是,这样做会导致信号随距离增大而减小,因此,当距离达到一定的时候,SNR又会开始下降;另一种方法为:给电流型传感器增加屏蔽罩,但是,这样做会导致透光率下降,此外,增加屏蔽罩的电流型传感器容易产生寄生电容,进而导致I-V电路的噪声重新被放大。

[0004] 即,现有技术中并没有能够有效抑制环境干扰的信号转换电路。

发明内容

[0005] 提供了一种信号转换电路、心率传感器和电子设备。该信号转换电路能够有效抑制环境干扰。

[0006] 第一方面,提供了一种信号转换电路,包括:

[0007] 光电转换电路,用于将光信号转换成电流信号,所述电流信号在第一相位包括所述光信号中的有用光信号、调制光信号和背景光信号转换后的信号,所述电流信号在第二相位包括所述背景光信号转换后的信号。

[0008] 差分信号转换电路200,与所述光电转换电路100连接,用于将所述电流信号转换为第一差分信号和第二差分信号,所述第一差分信号为所述电流信号处于所述第一相位时的积分信号,所述第二差分信号为所述电流信号处于所述第二相位时的积分信号。

[0009] 所述减法放大器300,与所述差分信号转换电路200连接,用于将所述第一差分信号和所述第二差分信号相减并将相减的差值放大,以生成第三差分信号。

[0010] 本发明实施例中,通过差分信号转换电路200可以抑制环境中引入的共模噪声。具体而言,对于差分信号转换电路200来说,该电流信号是一个差模量,而外部干扰信号是一个共模量。也就是说,差分信号转换电路200只允许光电转换电路的电流信号通过,而耦合的干扰会被抑制。

[0011] 在一些可能的实现方式中,所述差分信号转换电路200包括:第一差分信号产生电路,用于对处于所述第一相位的所述电流信号进行积分;第二差分信号产生电路,用于对处于所述第二相位的所述电流信号进行积分,其中,所述第一差分信号产生电路与所述第二差分信号产生电路并联。

[0012] 在一些可能的实现方式中,所述第一差分信号产生电路包括第一积分电路210和第二积分电路220,所述第二差分信号产生电路包括第三积分电路230和第四积分电路240,每个积分电路包括一个电容器和一个开关,所述差分信号转换电路200还包括:第一开关251、第二开关252和第一跨导放大器290,每个积分电路包括一个电容器和一个开关,所述光电转换电路100的一端通过所述第一开关251与所述第一跨导放大器290的正输入端相连,所述光电转换电路100的另一端通过所述第二开关252与所述第一跨导放大器290的负输入端相连,所述第一跨导放大器290的正输入端通过所述第一积分电路210连接至所述第一跨导放大器290的负输出端相连,所述第一跨导放大器290的负输入端通过所述第二积分电路220连接至所述第一跨导放大器290的正输出端相连,所述第三积分电路230与所述第一积分电路210并联,所述第四积分电路240与所述第二积分电路220并联。

[0013] 其中,所述第一开关251和所述第二开关252均导通时,所述第一积分电路210和所述第二积分电路220用于对处于所述第一相位的所述电流信号进行积分,并且所述第三积分电路230和所述第四积分电路240用于对处于所述第二相位的所述电流信号进行积分。

[0014] 在一些可能的实现方式中,所述光电转换电路100为光敏二极管,所述第一跨导放大器290还用于接收第一电压,所述第一电压用于调整所述光敏二极管的反偏电压。

[0015] 本发明实施例的技术方案,能够进一步提高信噪比。

[0016] 在一些可能的实现方式中,所述差分信号转换电路200包括:负反馈回路,所述负反馈回路用于在所述差分信号转换电路200将所述电流信号转换为所述第一差分信号和所述第二差分信号时,抵消所述背景光信号中残留的信号。

[0017] 在一些可能的实现方式中,所述负反馈回路包括:第三开关253、第四开关254和电流采样电路270,所述第一积分电路210通过所述第三开关253连接至所述第一跨导放大器290的负输出端,所述第二积分电路220通过所述第四开关254连接至所述第一跨导放大器290的正输出端,所述第一跨导放大器290的正输出端通过所述电流采样电路270连接至所述第一跨导放大器290的负输出端。

[0018] 其中,所述第三开关253和所述第四开关254均断开时,所述电流采样电路270用于检测所述背景光信号中残留的信号,所述第三开关253和所述第四开关254导通均时,所述电流采样电路270用于抵消所述背景光信号中残留的信号。

[0019] 本发明实施例的技术方案,能够增大差分信号转换电路200输入的有效信号的动态范围。

[0020] 在一些可能的实现方式中,所述电流采样电路270包括:第五开关261、第六开关263、第七开关268、第八开关260、第一电容264、第二电容267、第一金属氧化物半导体MOS管、第二MOS管265、第三MOS管266和第四MOS管269;所述第一跨导放大器290的正输出端通过所述第五开关261连接至所述第一MOS管262的漏极,所述第一MOS管262的漏极和所述第一MOS管262的栅极相连,所述MOS管的栅极通过所述第六开关263连接至所述第二MOS管265的栅极,所述第一MOS管262的源极与所述第二MOS管265的源极相连,所述第二MOS管265的栅极通过所述第一电容264连接至所述第二MOS管265的源极,所述第二MOS管265的漏极通过所述光电转换电路100连接至所述第三MOS管266的漏极,所述第三MOS管266的栅极通过所述第二电容267连接至所述第三MOS管266的源极,所述第三MOS管266的栅极通过所述第七开关268连接至所述第四MOS管269,所述第三MOS管266的源极与所述第四MOS管269的源

极相连,所述第四MOS管269的栅极与所述第四MOS管269的漏极相连,所述第四MOS管269的漏极通过所述第八开关260连接至所述第一跨导放大器290的负输出端;其中,所述第一MOS管262和所述第二MOS管265为“N型”MOS管,所述第三MOS管266和所述第四MOS管269为“P型”MOS管。

[0021] 在一些可能的实现方式中,所述第五开关261、所述第六开关263、所述第七开关268和所述第八开关260均导通时,所述电流采样电路270用于检测所述背景光信号中残留的信号;所述第五开关261、所述第六开关263、所述第七开关268和所述第八开关260均断开时,所述电流采样电路270用于抵消所述背景光信号中残留的信号。

[0022] 在一些可能的实现方式中,所述差分信号转换电路200还包括:第二跨导放大器280,所述第二跨导放大器280的正输入端与所述第一跨导放大器290的正输入端相连,所述第二跨导放大器280的负输入端接收共模电压,所述共模电压用于稳定所述第一跨导放大器290的正输入端的电压值。

[0023] 本发明实施例的技术方案,通过第二跨导放大器280,能够保证差分信号转换电路200处于正常工作状态。

[0024] 在一些可能的实现方式中,所述减法放大器300包括:第一支路310、第二支路320、第三支路330、第四支路340和第三跨导放大器370,其中,所述第一支路310和所述第二支路320用于接收所述第一差分信号,所述第三支路330和所述第四支路340用于接收所述第二差分信号,所述第三跨导放大器370用于根据所述第一差分信号和所述第二差分信号生成所述第三差分信号。

[0025] 第二方面,提供了一种心率传感器,包括:第一方面中的任一信号转换电路。

[0026] 在一些可能的实现方式中,所述心率传感器还包括:

[0027] 模数转换器,与所述信号转换电路相连,用于将所述信号转换电路输出的模拟信号转化为数字信号。

[0028] 第三方面,提供了一种电子设备,包括:第二方面中任一种可能实现的心率传感器。

[0029] 在一些可能的实现方式中,该电子设备可以为耳机、手环等智能可穿戴设备。

附图说明

[0030] 图1是本发明实施例的信号转换电路的示意性框图。

[0031] 图2是本发明实施例的信号转换电路的示意图。

[0032] 图3是本发明实施例的减法放大器的示意图。

[0033] 图4是本发明实施例的跨导放大器的示意图。

[0034] 图5是本发明实施例的信号转换电路的工作时序的示意图。

具体实施方式

[0035] 下面将结合附图,对本发明实施例中的技术方案进行描述。

[0036] 应理解,本发明实施例的信号转换电路可以适用于任何配置有信号转换电路的装置以及设备。尤其是,本发明实施例的技术方案适用于对环境噪声敏感的弱电流信号放大前端,以及对抗干扰能力有特殊要求、较高SNR的应用。例如,心率传感器。

[0037] 为了抑制环境干扰,本发明提供了一种新结构的信号转换电路,使得环境干扰的影响得到抑制。

[0038] 图1是本发明实施例的信号转换电路的示意性框图。

[0039] 如图1所示,该信号转换电路包括:

[0040] 光电转换电路100,用于将光信号转换成电流信号,该电流信号在第一相位包括该光信号中的有用光信号、调制光信号和背景光信号转换后的信号,该电流信号在第二相位包括上述背景光信号转换后的信号;差分信号转换电路200,与该光电转换电路100连接,用于将该电流信号转换为第一差分信号和第二差分信号,该第一差分信号为该电流信号处于该第一相位时的积分信号,该第二差分信号为该电流信号处于该第二相位时的积分信号;该减法放大器300,与该差分信号转换电路200连接,用于将该第一差分信号和该第二差分信号的差值放大,以生成第三差分信号。

[0041] 其中,本发明实施例所说的有用光信号可以为承载有目标信息(例如,心率数据信息)的光信号,调制光信号可以为用于调制该有用光信号的调制信号,背景光信号可以为该光电转换电路100接收到的环境光形成的信号。换句话说,本发明实施例中该光电转换电路100的输入信号包括有用光信号、调制光信号和背景光信号。应理解,上述对有用光信号、调制光信号和背景光信号的定义为示例性的,本发明实施例不做具体限定。

[0042] 此外,本发明实施例中的第一相位和第二相位为不同的相位,本发明实施例对该第一相位和该第二相位的含义不做具体限定。例如,该第一相位可以指:该光电转换电路100用于将该光信号中的有用光信号、调制光信号和背景光信号转换成电流信号时,转换后的电流信号所包含的所有相位;该第二相位可以指:该光电转换电路100只用于将该光信号中的背景光信号转换成电流信号时,转换后的电流信号所包含的所有相位。

[0043] 由于光电转换电路100输出阻抗非常高,为了将电流信号有效地转换成电压信号,本发明实施例中,通过差分信号转换电路200可以抑制环境中引入的共模噪声。

[0044] 具体而言,如图2所示,由于电流信号从光电转换电路100的另一端流入,从光电转换电路100的一端流出。因此,对于差分信号转换电路200的输入来说,该电流信号是一个差模量。假设有外部干扰信号同时耦合到 V_{ip1} 、 V_{in1} ,该干扰信号是一个共模量。而差分信号转换电路200只允许光电转换电路的电流流过。也就是说,耦合的干扰会被抑制。

[0045] 即,本发明实施例中的差分信号转换电路200能够有效抑制环境的干扰信号,进而提高输出信号的信噪比。

[0046] 进一步地,从光电转换电路100到差分信号转换电路200再到减法放大器300的整个转换过程来说,差分信号转换电路200收到光电转换电路输出的电流信号时,抑制环境中引入的共模噪声后,对处于第一相位和第二相位的电流信号分别进行积分,进而获取第一差分信号和第二差分信号。

[0047] 由于该第一差分信号为该电流信号处于该第一相位时的积分信号,该第二差分信号为该电流信号处于该第二相位时的积分信号;且该电流信号在第一相位包括有用光信号、调制光信号和背景光信号转换后的信号,该光信号在第二相位只包括背景光信号转换后的信号。

[0048] 因此,如果上述背景光信号为一恒量,则减法放大器300通过放大第一差分信号和该第二差分信号的差值,即可使得减法放大器300输出的差分信号中不涉及背景光信号,进

一步提高信噪比。

[0049] 简而言之,首先,由光电转换电路100产生电流信号,再由差分信号转换电路200获取电流信号在两个相位上的积分差模量(即第一差分信号和第二差分信号)。最后,通过减法放大器300将两个相位的差分信号进行相减,提高输出信号的信噪比。

[0050] 需要注意的是,本发明实施例中的背景光信号和环境中引入的共模噪声并不一样。

[0051] 其中,背景光信号指光电转换电路100采集背景光形成的信号,这里的背景光可以理解为光电转换电路100采集的不是LED光源发出的光而形成的信号,例如,环境光。而工模噪声指不是由光电转换电路100生成的并输入到差分信号转换电路200的噪声信号,例如,心率采集系统中的人体皮肤上的噪声等。

[0052] 因此,本发明实施例的信号转换电路,不仅能够通过差分信号转换电路200抑制环境中引入的共模噪声,提高输出信号的信噪比,而且有可能使得减法放大器300输出的差分信号中不涉及背景光信号(背景光信号为一恒量时),进一步提高信噪比,进而提高信号检测的准确度。

[0053] 可选地,光电转换电路100可以为光敏二极管。

[0054] 具体地,如图1所示,该光电转换电路100包括一个二极管120和寄生电容110,该二极管120与该寄生电容110并联。其中,该二极管120可以是一个理想的二极管,即正向压降为0,反向漏电流为0的二极管。

[0055] 应理解,光敏二极管仅作为光电转换电路100的示例性描述,本发明实施例不做具体限定。例如,差分信号转换电路200也可以对来自其它器件的弱电流信号进行积分。

[0056] 下面对本发明实施例的差分信号转换电路200进行示例性说明。

[0057] 可选地,该差分信号转换电路200包括:第一差分信号产生电路,用于对处于该第一相位的该电流信号进行积分;第二差分信号产生电路,用于对处于该第二相位的该电流信号进行积分,其中,该第一差分信号产生电路与该第二差分信号产生电路并联。

[0058] 图2是本发明实施例的差分信号转换电路200的示意图。

[0059] 如图2所示,该第一差分信号产生电路包括第一积分电路210和第二积分电路220,该第二差分信号产生电路包括第三积分电路230和第四积分电路240,每个积分电路包括一个电容器和一个开关,该差分信号转换电路200还包括:第一开关251、第二开关252和第一跨导放大器290,每个积分电路包括一个电容器和一个开关,该光电转换电路100的一端通过该第一开关251与该第一跨导放大器290的正输入端相连,该光电转换电路100的另一端通过该第二开关252与该第一跨导放大器290的负输入端相连,该第一跨导放大器290的正输入端通过该第一积分电路210连接至该第一跨导放大器290的负输出端相连,该第一跨导放大器290的负输入端通过该第二积分电路220连接至该第一跨导放大器290的正输出端相连,该第三积分电路230与该第一积分电路210并联,该第四积分电路240与该第二积分电路220并联。

[0060] 其中,该第一开关251和该第二开关252均导通时,该第一积分电路210和该第二积分电路220用于对处于该第一相位的该电流信号进行积分,并且该第三积分电路230和该第四积分电路240用于对处于该第二相位的该电流信号进行积分。

[0061] 具体地,如图2所示,第一积分电路210包括第三电容211和第九开关212,第二积分

电路220包括第四电容221和第十开关222,第三积分电路230包括第五电容231和第十一开关232,第四积分电路240包括第六电容241和第十二开关242。其中,可以通过第一控制信号(ck1i)控制第一积分电路210中的第九开关212和第二积分电路220中的第十开关222导通或者断开,通过第二控制信号(ck2i)控制第三积分电路230中的第十一开关232和第四积分电路240中的第十二开关242导通或者断开。

[0062] 更具体地,第一控制信号 $ck1i=1$ (处于高电平)时,第九开关212和第十开关222导通,第一控制信号 $ck1i=0$ (处于低电平)时,第九开关212和第十开关222断开。同样地,第二控制信号 $ck2i=1$ (处于高电平)时,第十一开关232和第十二开关242导通,第二控制信号 $ck2i=0$ (处于低电平)时,第十一开关232和第十二开关242断开。

[0063] 如图5所示,在差分信号转换电路200实际工作过程中,该第一开关251和该第二开关252导通。当 $ck1i=1$ 、 $ck2i=0$ 时,第九开关212和第十开关222导通,第十一开关232和第十二开关242断开,该第一积分电路210和该第二积分电路220用于对处于该第一相位的该电流信号进行积分。当 $ck1i=0$ 、 $ck2i=1$ 时,第九开关212和第十开关222断开,第十一开关232和第十二开关242导通,该第三积分电路230和该第四积分电路240用于对处于该第二相位的该电流信号进行积分。

[0064] 换句话说,当 $ck1i=1$ 、 $ck2i=0$ 时,第九开关212和第十开关222导通,第十一开关232和第十二开关242断开,第三电容211和第四电容221对输入的调制光信号、有用光信号和背景光信号进行积分;当 $ck1i=0$ 、 $ck2i=1$ 时,第九开关212和第十开关222断开,第十一开关232和第十二开关242导通,第五电容231和第六电容241对输入的背景光信号进行积分。

[0065] 需要注意的是,假设背景光信号为一恒定不变的量,那么不难看出最后电流信号在两个相位上的积分差模量之差即为有用光信号和调制光信号的积分量,而本发明实施例中,通过减法放大器300完成了这一转换。具体地,当差分信号转换电路200积分完成后,断开第一开关251和第二开关252,即光电转换电路100的输出不再影响积分器。

[0066] 可选地,该光电转换电路100为光敏二极管,该第一跨导放大器290还用于接收第一电压,该第一电压用于调整该光敏二极管的反偏电压。。

[0067] 具体而言,如图2所示,较大的寄生电容110 (Cpd) 会导致第一跨导放大器290自身的噪声被放大。其中,Cpd可以分为扩散电容和势垒电容,由于该光敏二极管反偏,则扩散电容基本上可以忽略。可以发现,由于势垒电容与该光敏二极管的电压成反比。因此,为了获得较低的噪声需要尽可能的增加该光敏二极管的反偏电压。

[0068] 本发明实施例中,如图2所示,差分信号转换电路200的正负输入端 V_{ip1} 、 V_{in1} 分别接到了该光敏二极管的阴极和阳极,此时,通过给第一跨导放大器290输入一个第一电压 V_{os} ,即可让该光敏二极管偏置到一个合适的反偏电压,从而减小Cpd的大小,进而提高差分信号转换电路200输出信号的信噪比。

[0069] 此外,由于本发明实施例中的电流信号包括背景光信号转换后的信号,当背景光信号不是一个恒定不变的量时,可能会导致差分信号转换电路200输入的有效信号的动态范围变小。换句话说,可能使得差分信号转换电路200输出的有效信号(即,减法放大器300输入的有效信号)包括上述背景光信号中残留的信号。

[0070] 例如,假设背景光信号为一恒定的量,则可以认为:该第一差分信号为差分信号转

换电路200在该第一相位仅对调制光信号和有用光信号进行积分形成的差分信号,该第二差分信号为0。

[0071] 但是,假设背景光信号为一浮动的变量,则可以认为:该第一差分信号为差分信号转换电路200在电流信号的第一相位仅对背景光信号中残留的信号、调制光信号和有用光信号进行积分形成的差分信号,该第二差分信号为差分信号转换电路200在电流信号的第二相位仅对背景光信号中残留的信号进行积分形成的差分信号。

[0072] 其中,本文中涉及的背景光信号中残留的信号可以指:背景光信号减去一个恒量得到的信号,是一个差模量,是背景光信号中该差分信号转换电路200可以进行积分的光信号。

[0073] 因此,本发明实施例中,还提供了一种负反馈回路,通过抵消背景光信号中残留的信号来增大差分信号转换电路200输入的有效信号的动态范围。

[0074] 可选地,该差分信号转换电路200包括:负反馈回路,该负反馈回路用于在该差分信号转换电路200将该电流信号转换为该第一差分信号和该第二差分信号时,抵消背景光信号中残留的信号。

[0075] 例如,如图2所示,该负反馈回路包括:第三开关253、第四开关254和电流采样电路270,该第一积分电路210通过该第三开关253连接至该第一跨导放大器290的负输出端,该第二积分电路220通过该第四开关254连接至该第一跨导放大器290的正输出端,该第一跨导放大器290的正输出端通过该电流采样电路270连接至该第一跨导放大器290的负输出端;

[0076] 其中,该第三开关253和该第四开关254断开时,该电流采样电路270用于检测背景光信号中残留的信号,该第三开关253和该第四开关254导通时,该电流采样电路270用于抵消背景光信号中残留的信号。

[0077] 例如,如图2所示,该电流采样电路270包括:第五开关261、第六开关263、第七开关268、第八开关260、第一电容264、第二电容267、第一金属氧化物半导体管(Metal-Oxide-Semiconductor, MOS)管、第二MOS管265、第三MOS管266和第四MOS管269;该第一跨导放大器290的正输出端通过该第五开关261连接至该第一MOS管262的漏极,该第一MOS管262的漏极和该第一MOS管262的栅极相连,该MOS管的栅极通过该第六开关263连接至该第二MOS管265的栅极,该第一MOS管262的源极与该第二MOS管265的源极相连,该第二MOS管265的栅极通过该第一电容264连接至该第二MOS管265的源极,该第二MOS管265的漏极通过该光电转换电路100连接至该第三MOS管266的漏极,该第三MOS管266的栅极通过该第二电容267连接至该第三MOS管266的源极,该第三MOS管266的栅极通过该第七开关268连接至该第四MOS管269,该第三MOS管266的源极与该第四MOS管269的源极相连,该第四MOS管269的栅极与该第四MOS管269的漏极相连,该第四MOS管269的漏极通过该第八开关260连接至该第一跨导放大器290的负输出端。

[0078] 其中,第五开关261、第六开关263、第七开关268和第八开关260均导通时,电流采样电路270用于检测所述背景光信号中残留的信号;第五开关261、第六开关263、第七开关268和第八开关260均断开时,电流采样电路270用于抵消所述背景光信号中残留的信号。

[0079] 具体地,可以通过第三控制信号(shn)控制第三开关253和该第四开关254导通或者断开,通过第四控制信号(shp)控制第五开关261、第六开关263、第七开关268和第八开关

260导通或者断开。

[0080] 更具体地, $shn=1$ (处于高电平) 时, 第三开关253和该第四开关254导通, $shn=0$ (处于低电平) 时, 第三开关253和该第四开关254断开。同样地, $shp=1$ (处于高电平) 时, 第五开关261、第六开关263、第七开关268和第八开关260导通, $shp=0$ (处于低电平) 时, 第五开关261、第六开关263、第七开关268和第八开关260断开。

[0081] 在实际工作中, 如图5所示, 当 $shp=1$ 、 $shn=0$ 时, 即第三开关253和第四开关254断开, 第五开关261、第六开关263、第七开关268和第八开关260导通时, 第一跨导放大器290与第一MOS管、第二MOS管265、第三MOS管266、光电转换电路100和第四MOS管269形成负反馈回路, 根据放大器续断的原理, 电流只能通过从电源通过第二MOS管265、光电转换电路100、第三MOS管266这条支路流向参考地。此时, 光电转换电路100仅接收的是背景光信号, 因此, 流过第二MOS管265和第三MOS管266的电流即为背景光信号中残留的信号产生的电流。

[0082] 也就是说, 只需要 $shp=0$ 、 $shn=1$ 时使得流过第二MOS管265和第三MOS管266的电流, 与 $shp=1$ 、 $shn=0$ 时流过第二MOS管265和第三MOS管266的电流相等, 即可实现差分信号转换电路200在工作状态时, 抵消电流信号中的背景光信号中残留的信号。

[0083] 换句话说, 本发明实施例中, 可以通过在差分信号转换电路200中加入负反馈回路, 进而抵消输入电流中的背景光信号的电流, 从而增大差分信号转换电路200输入的有效信号的动态范围。

[0084] 本领域技术人员可以理解, MOS管也被称为金属氧化物半导体场效应晶体管 (Metal-Oxide-Semiconductor Field-Effect Transistor, MOSFET)。其中, MOSFET根据“通道” (工作载流子) 的极性不同, 可以分为“N型”MOS管 (NMOSFET) 与“P型”MOS管 (PMOSFET), 对于NMOSFET, 其源极和漏极接在N型半导体上, 接高压为漏端, 接低压为源端, 实际电流方向为流入漏极。对于PMOSFET, 其源极和漏极则接在P型半导体上, 接高压为源端, 接低压为漏端, 实际电流方向为流出漏极。本发明实施例中, 第一MOS管262和第二MOS管265可以为“N型”MOS管, 第三MOS管266和第四MOS管269可以为“P型”MOS管。但本发明实施例不限于此。

[0085] 还应理解, 本发明实施例中, 由第三开关253、第四开关254和电流采样电路270组成的负反馈回路, 旨在用于增大差分信号转换电路200输入的有效信号的动态范围。即, 如2所示的电流结构仅为示例性描述, 本发明实施例不做具体限定。

[0086] 此外, 由于第一跨导放大器290的输入端有固定的第一电压, 若 V_{ipi} 的电压过高, 将会导致第一跨导放大器290中的尾电流源M0被压倒线性区, 将会导致差分信号转换电路200工作异常。

[0087] 因此, 进一步地, 为了保证差分信号转换电路200处于正常工作状态。

[0088] 可选地, 如图2所示, 该差分信号转换电路200包括: 第二跨导放大器280, 该第二跨导放大器280的正输入端与该第一跨导放大器290的正输入端相连, 该第二跨导放大器280的负输入端接收共模电压, 该共模电压用于稳定该第一跨导放大器290的正输入端的电压值。

[0089] 具体地, 如图2所示, 在电流采样电路270中加入了一个第二跨导放大器280形成了另一个负反馈回路, 根据“虚短原理”可知, 第一跨导放大器290的正输入端和第二跨导放大器280的正输入端的电压一样, 从而将 V_{ipi} 的电压限制在了一个确定的共模电压 V_{cm} 上。进而, 通过控制共模电压 V_{cm} 能够确保差分信号转换电路200处于正常工作状态。

[0090] 综上所述,本发明实施例中,差分信号转换电路200通过输入差分电流信号,并输出两个相位的差分信号,由此能够抑制环境中引入的共模噪声。进一步地,通过为第一跨导放大器290输入一个第一电压(例如,正失调电压),能够进一步提高输出信号的信噪比。更进一步地,通过电流采样电路270能够增大差分信号转换电路200输入的有效信号的动态范围。通过第二跨导放大器280,能够保证差分信号转换电路200处于正常工作状态。

[0091] 应理解,负反馈回路和第二跨导放大器280构成的负反馈回路属于差分信号转换电路200辅助电路,在实际应用过程中,可以根据实际需求布局电路,本发明实施例不做具体限定。

[0092] 下面对本发明实施例的减法放大器300进行示例性介绍。

[0093] 图3是本发明实施例的减法放大器300的示意图。

[0094] 如图3所示,该减法放大器300包括:第一支路310、第二支路320、第三支路330、第四支路340和第三跨导放大器370,其中,该第一支路310和该第二支路320用于接收该第一差分信号,该第三支路330和该第四支路340用于接收该第二差分信号,该第三跨导放大器370用于根据该第一差分信号和该第二差分信号生成该第三差分信号。

[0095] 具体地,如图3所示,该第一支路310包括第十三开关311、第七电容312和第十四开关313,该第二支路320包括第十五开关321、第八电容322和第十六开关323,该第三支路330包括第十七开关331、第九电容332和第十七开关333,该第四支路340包括第十八开关341、第十电容342和第十九开关343。其中,如图3所示,第九电容332的一端依次通过第二十开关351和第二十一开关352连接至第七电容312的一端,第九电容332的另一端依次通过第二十二开关353和第二十三开关354连接至第七电容312的另一端,第八电容322的一端依次通过第二十四开关355和第二十五开关356连接至第十电容342的一端、第八电容322的另一端依次通过第二十六开关357和第二十七开关358连接至第十电容342的另一端。

[0096] 进一步地,第三跨导放大器370的正输入端通过第十一电容361连接时第三跨导放大器370的负输出端,第三跨导放大器370的负输入端通过第十二电容362连接时第三跨导放大器370的正输出端。

[0097] 其中,第五控制信号(ck1p)用于控制以下开关的导通和断开:

[0098] 第十三开关311、第十四开关313、第十五开关321、第十六开关323、第二十开关351、第二十二开关353、第二十五开关356和第二十七开关358。

[0099] 另外,第六控制信号(ck2p)用于控制以下开关的导通和断开:

[0100] 第十七开关331、第十七开关333、第十八开关341、第十九开关343、第二十一开关352、第二十三开关354相连,第二十四开关355、第二十六开关357。

[0101] 本发明实施例中,结合差分信号转换电路200转换过程来说,该减法放大器300主要作用是:将差分信号转换电路200输出的第一差分信号和第二差分信号相减并放大得到第三差分信号,然后输出该第三差分信号。进而实现了对电流信号的转换。

[0102] 具体地,当第五控制信号ck1p=1(处于高电平)时,控制相应的开关导通,当第五控制信号ck1p=0(处于低电平)时,控制相应的开关断开;同样地,当第六控制信号ck2p=1(处于高电平)时,控制相应的开关导通,当第六控制信号ck2p=0(处于低电平)时,控制相应的开关断开。

[0103] 假设, $C_{fp}=C_{fn}=C_f$ 、 $C_{sp1}=C_{sp2}=C_{sn1}=C_{sn2}=C_s$ 。其中, C_{fp} 表示第十一电容

361的电容值, C_{fn} 表示第十二电容362的电容值, C_{sp1} 、 C_{sn1} 、 C_{sp2} 、 C_{sn2} 分别表示第七电容312的电容值、第八电容322的电容值、第九电容332的电容值、第十电容342的电容值。

[0104] 如图5所示,在实际工作过程中,第一开关251和第二开关252断开。当 $ck1i=1$ 、 $ck2i=0$ 、 $ck1p=1$ 、 $ck2p=0$ 时,第一差分信号被转换并储存在第十一电容361、第十二电容362中,此时,该减法放大器200的输出可以表示为: $V_{o,pga}(1/2) = V_{opp}(1/2) - V_{onp}(1/2) = C_s/C_f (V_{cp1} - V_{cn1})$ 。其中, C_s/C_f 为放大系数, $V_{cp1} - V_{cn1}$ 为本发明实施例的第一差分信号。当 $ck1i=0$ 、 $ck2i=1$ 、 $ck1p=0$ 、 $ck2p=1$ 时,减法放大器200的输出可以表示为: $V_{o,pga}(1) = C_s/C_f [(V_{cp1} - V_{cn1}) - (V_{cp2} - V_{cn2})]$,其中, $V_{cp2} - V_{cn2}$ 为本发明实施例的第二差分信号。

[0105] 以此类推,时钟周期N后,该减法放大器300的输出可以表示为: $V_{o,pga}(N) = N * (C_s/C_f) * [(V_{cp1} - V_{cn1}) - (V_{cp2} - V_{cn2})]$ 。由此,通过减法放大器300对将该第一差分信号和该第二差分信号的差值进行放大,进而实现对有用光信号和调制光信号的解调。

[0106] 应理解,图3所示的电路结构仅为本发明实施例的减法放大器300的示例,本发明实施例不限于此。

[0107] 图4是本发明实施例的第一跨导放大器290的示意图。

[0108] 如图4所示,第五MOS管403和第六MOS管404构成了差分输入对管,用于提供所需的跨导量,第七MOS管401为输入对管的尾电流源,用于提供一定的偏置电流。第八MOS管407、第九MOS管408、第十MOS管409和第十一MOS管410构成的自共源共栅MOS管(SeIf-Cascode MOSFET, SCM),用于接收差分对输出的电流并且提供一定的输出负载电阻。例如,本发明实施例中的自共源共栅MOS管可以包括两个PMOSFET,当其中一个PMOSFET工作在线性区时,电气特性上可以等效成一个电阻。

[0109] 此外,第十二MOS管405和第十三MOS管406构成的电流镜也提供了一定的输出负载电阻,该电阻与该自共源共栅MOS管的等效电阻并联,共同形成跨导放大器的输出电阻。

[0110] 其中,如图4所示,在节点 V_{vg} 与 V_s 之间设置有第十四MOS管402,当第一跨导放大器290正常工作的时候,流过第五MOS管403和第六MOS管404的电流基本上是相等的,为了保证两路电流相等,必须满足 $V_{ip} - V_{vg} = V_{in} - V_s$,即满足 $V_{ip} - V_{in} = V_{vg} - V_s$ 。由此使得第一跨导放大器290产生一个恒定的第一电压。

[0111] 应理解,第一跨导放大器290如图4所示的电路结构,也可以采用现有技术中的跨导放大器的电路结构。即,本发明实施例中的第一跨导放大器290可以是任意一种能够产生一个恒定的第一电压的电路结构。

[0112] 还应理解,本发明实施例的第二跨导放大器280作用是:第三跨导放大器370的作用是:本发明实施例对其电路结构不做具体限定。

[0113] 例如,对于第二跨导放大器280,可以在如图4所示的第一跨导放大器290的基础上,将 V_{vg} 与 V_s 短路并移除第十四MOS管402,并将 V_{bp2} 与 V_{on} 短接在一起,并且 V_{bp2} 不再与偏置电压相连。

[0114] 又例如,对于第三跨导放大器370,可以在如图4所示的第一跨导放大器290的基础上,将 V_{vg} 与 V_s 短路并移除第十四MOS管402。

[0115] 最后,需要注意的是,本发明实施例中的电路还可以包括:复位电路、负反馈回路,使得本发明实施例中涉及的电容的初始态为0,输出共模电压为 V_{cm} 。由于复位电路、差分输出的共模负反馈回路并不是本发明的关键。此处不再赘述。还应理解,本发明实施例中的电

路还可以包括：模数转换器，与本发明实施例的信号转换电路相连，用于将该信号转换电路输出的模拟信号转化为数字信号。

[0116] 此外，本发明实施例中还提供了一种包括上述提及的信号转换电路的心率传感器。可选地，该心率传感器还可以包括：模数转换器，与该信号转换电路相连，用于将该信号转换电路输出的模拟信号转化为数字信号。进一步地，还可以包括与该数模转换器相连的数据处理电路，该数据处理电路用于接收该数字信号并进行处理。

[0117] 本发明实施例中，还提供了一种包括上述心率传感器的电子设备。应理解，该电子设备可以是任一电子设备，例如：该电子设备可以为耳机、手环等智能可穿戴设备；又例如：该电子设备为手机、平板电脑、笔记本电脑、电脑、MP3以及MP4等。

[0118] 最后需要说明的是，在本发明实施例和所附权利要求书中使用的术语是仅仅出于描述特定实施例的目的，而非旨在限制本发明实施例。

[0119] 例如，在本发明实施例和所附权利要求书中所使用的单数形式的“一种”、“所述”和“该”也旨在包括多数形式，除非上下文清楚地表示其他含义。

[0120] 本领域普通技术人员可以意识到，结合本文中所公开的实施例描述的各示例的部件，能够以电子硬件、或者计算机软件和电子硬件的结合来实现。这些功能究竟以硬件还是软件方式来执行，取决于技术方案的特定应用和设计约束条件。专业技术人员可以对每个特定的应用来使用不同方法来实现所描述的功能，但是这种实现不应认为超出本发明实施例的范围。

[0121] 所属领域的技术人员可以清楚地了解到，为描述的方便和简洁，上述描述的装置和部件，可以是或者也可以不是物理上分开的。可以根据实际的需要选择其中的部分或者全部部件来实现本发明实施例的目的。

[0122] 以上内容，仅为本发明实施例的具体实施方式，但本发明实施例的保护范围并不局限于此，任何熟悉本技术领域的技术人员在本发明实施例揭露的技术范围内，可轻易想到变化或替换，都应涵盖在本发明实施例的保护范围之内。因此，本发明实施例的保护范围应以权利要求的保护范围为准。

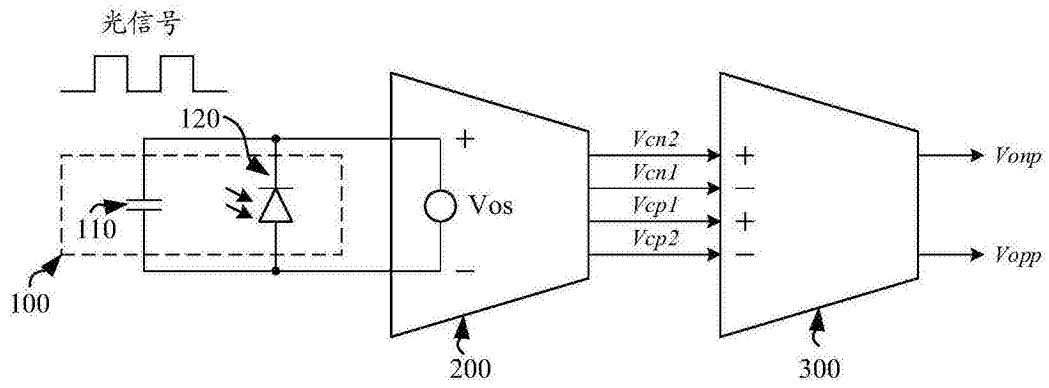


图1

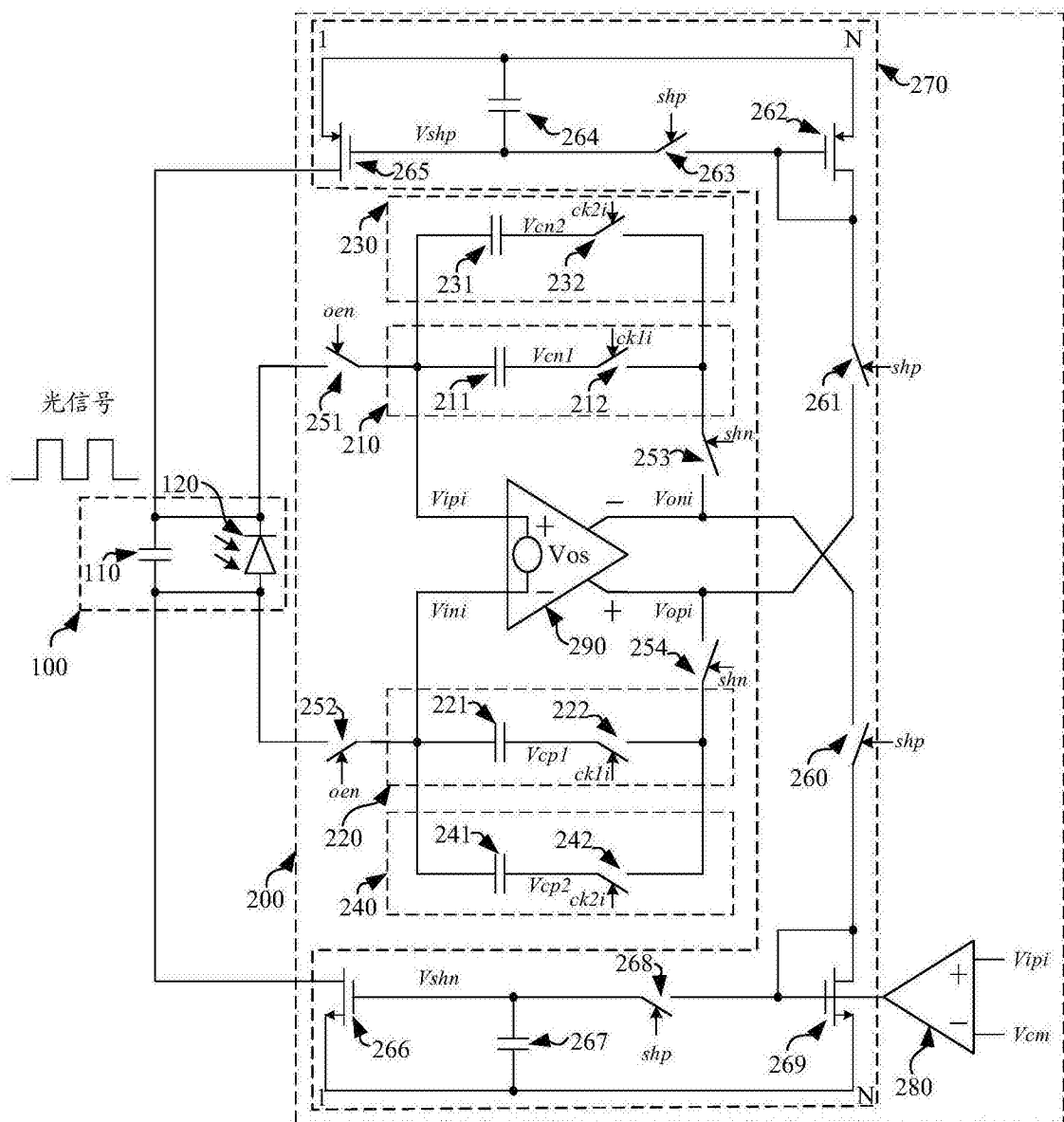


图2

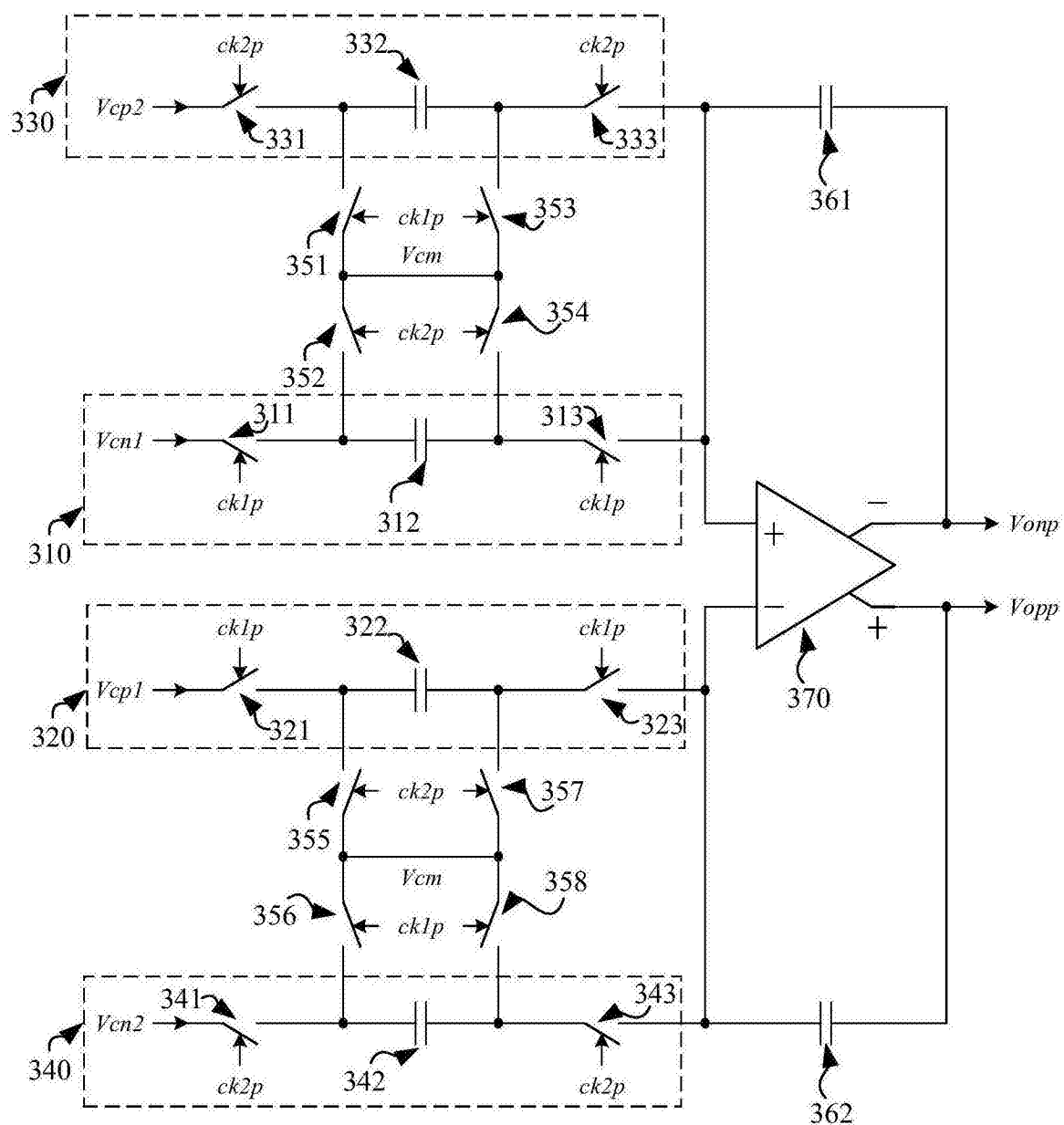


图3

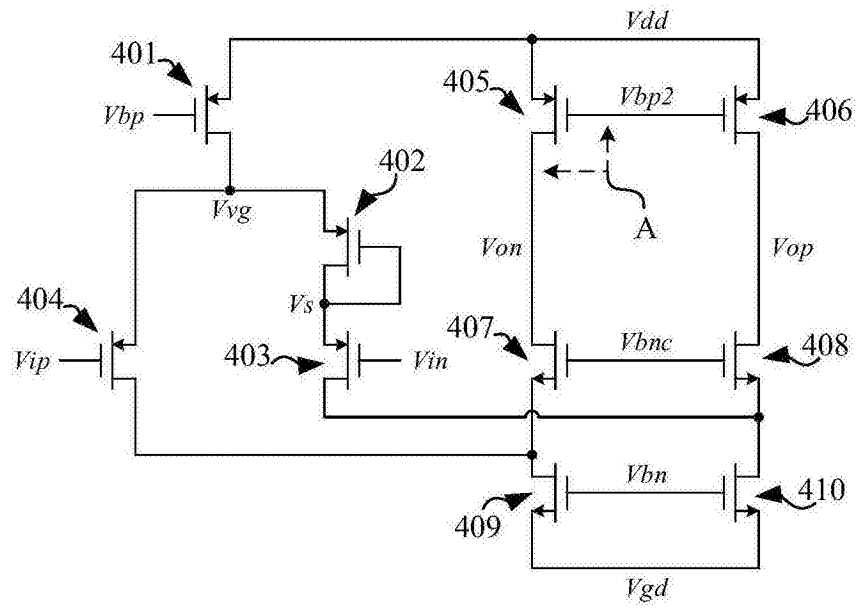


图4

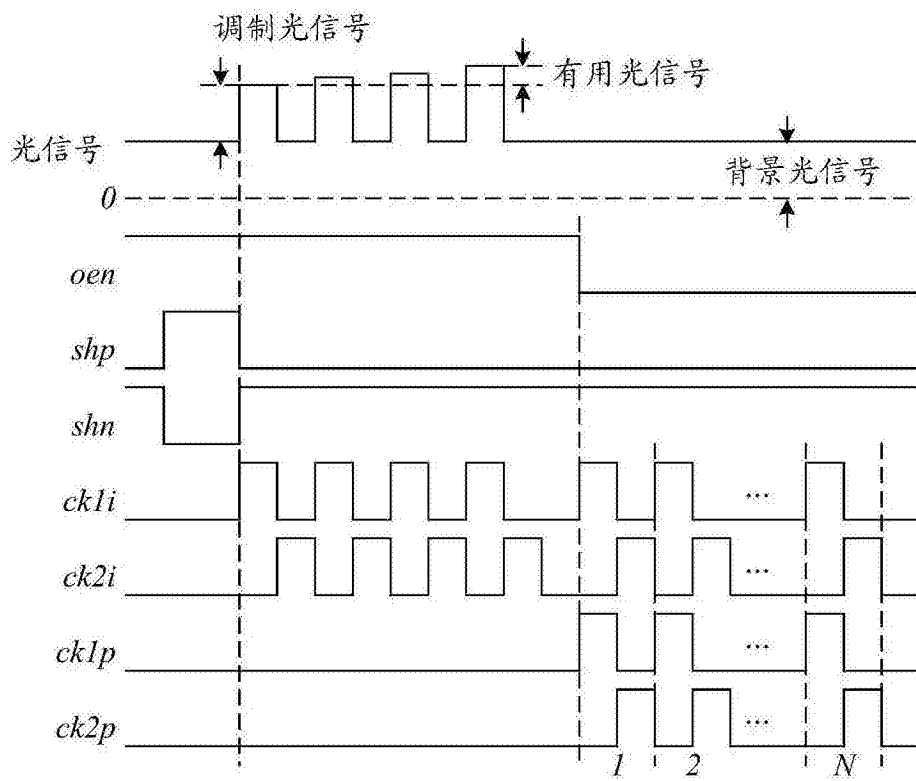


图5

专利名称(译)	信号转换电路、心率传感器和电子设备		
公开(公告)号	CN107980208A	公开(公告)日	2018-05-01
申请号	CN201780001406.3	申请日	2017-10-19
[标]申请(专利权)人(译)	深圳市汇顶科技股份有限公司		
申请(专利权)人(译)	深圳市汇顶科技股份有限公司		
当前申请(专利权)人(译)	深圳市汇顶科技股份有限公司		
[标]发明人	张孟文		
发明人	张孟文		
IPC分类号	H03K19/0175 H03F3/45 H03F1/34 A61B5/024 A61B5/00		
CPC分类号	A61B5/7203 A61B5/02416 H03F3/005 H03F3/082 H03F3/45192 H03F3/45273 H03F2203/45156 H03F2203/45326 H03F2203/45551 H03K19/017572 A61B5/024 A61B5/6803 A61B5/681 A61B5/6898 A61B5/7225 H03F1/342 H03F3/45179		
代理人(译)	孙涛 毛威		
外部链接	Espacenet SIPO		

摘要(译)

提供了一种信号转换电路、心率传感器和电子设备，该信号转换电路包括：光电转换电路，用于将光信号转换成电流信号，该电流信号在第一相位包括该光信号中的有用光信号、调制光信号和背景光信号转换后的信号，该电流信号在第二相位包括背景光信号转换后的信号；差分信号转换电路，与该光电转换电路连接，用于将该电流信号转换为第一差分信号和第二差分信号，该第一差分信号为该电流信号处于该第一相位时的积分信号，该第二差分信号为该电流信号处于该第二相位时的积分信号；该减法放大器，与该差分信号转换电路连接，用于将该第一差分信号和该第二差分信号的差值放大，以生成第三差分信号。本发明实施例的信号转换电路能够有效抑制环境干扰。

