



(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(11) 공개번호 10-2018-0073194
(43) 공개일자 2018년07월02일

(51) 국제특허분류(Int. Cl.)
H01L 27/32 (2006.01) H01L 51/52 (2006.01)
(52) CPC특허분류
H01L 27/322 (2013.01)
H01L 27/3211 (2013.01)
(21) 출원번호 10-2016-0176785
(22) 출원일자 2016년12월22일
심사청구일자 없음

(71) 출원인
엘지디스플레이 주식회사
서울특별시 영등포구 여의대로 128(여의도동)
(72) 발명자
김종성
경기도 파주시 문산읍 방촌로 1744, 113동 803호
(파주힐스테이트1차아파트)
김호진
경기도 고양시 일산서구 원일로21번길 43 (일산동, 일신삼익아파트) 105동 2101호
백승민
경기도 고양시 덕양구 충장로 84 (행신동, 샘터마을2단지) 227동 1703호
(74) 대리인
특허법인천문

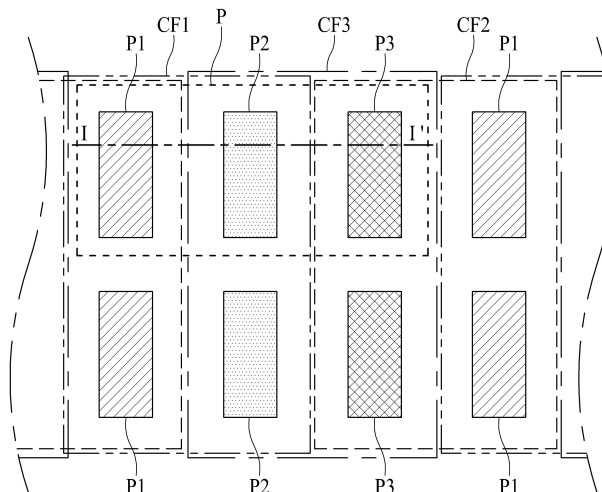
전체 청구항 수 : 총 10 항

(54) 발명의 명칭 표시장치

(57) 요약

본 발명은 컬러필터가 벗겨지는 또는 뜯겨지는 문제를 방지할 수 있는 표시장치에 관한 것이다. 본 발명의 일 실시예에 따른 표시장치는 제1 내지 제3 화소들, 제1 및 제2 화소들에 중첩되게 배치되는 제1 컬러필터, 제1 및 제3 화소들에 중첩되게 배치되는 제2 컬러필터, 및 제2 및 제3 화소들에 중첩되게 배치되는 제3 컬러필터를 구비한다.

대표도 - 도3



(52) CPC특허분류

H01L 27/3246 (2013.01)

H01L 27/3262 (2013.01)

H01L 51/5246 (2013.01)

H01L 51/5253 (2013.01)

H01L 51/5284 (2013.01)

명세서

청구범위

청구항 1

제1 내지 제3 화소들;

상기 제1 및 제2 화소들에 중첩되게 배치되는 제1 컬러필터;

상기 제1 및 제3 화소들에 중첩되게 배치되는 제2 컬러필터; 및

상기 제2 및 제3 화소들에 중첩되게 배치되는 제3 컬러필터를 구비하는 표시장치.

청구항 2

제 1 항에 있어서,

상기 제1 컬러필터는 제1 광 투과 파장 범위와 제2 광 투과 파장 범위의 광을 투과시키고,

상기 제2 컬러필터는 상기 제3 광 투과 파장 범위와 제4 광 투과 파장 범위의 광을 투과시키며,

상기 제3 컬러필터는 상기 제5 광 투과 파장 범위와 상기 제6 광 투과 파장 범위의 광을 투과시키는 것을 특징으로 하는 표시장치.

청구항 3

제 2 항에 있어서,

상기 제1 광 투과 파장 범위의 일부와 상기 제3 광 투과 파장 범위의 일부는 서로 중첩되고,

상기 제2 광 투과 파장 범위의 일부와 상기 제5 광 투과 파장 범위의 일부는 서로 중첩되며,

상기 제4 광 투과 파장 범위의 일부와 상기 제6 광 투과 파장 범위의 일부는 서로 중첩되는 것을 특징으로 하는 표시장치.

청구항 4

제 3 항에 있어서,

상기 제1 광 투과 파장 범위는 상기 제2 광 투과 파장 범위보다 장파장 영역에 위치하고, 상기 제3 광 투과 파장 범위는 상기 제4 광 투과 파장 범위보다 상기 장파장 영역에 위치하며, 상기 제5 광 투과 파장 범위는 상기 제6 광 투과 파장 범위보다 상기 장파장 영역에 위치하는 것을 특징으로 하는 표시장치.

청구항 5

제 1 항에 있어서,

상기 제1 및 제2 컬러필터들의 경계, 상기 제2 및 제3 컬러필터들의 경계, 및 상기 제1 및 제3 컬러필터들의 경계에 배치된 블랙 매트릭스를 더 구비하는 표시장치.

청구항 6

제 5 항에 있어서,

상기 제1 컬러필터는 상기 블랙 매트릭스 상에 배치되고, 상기 제3 컬러필터는 상기 블랙 매트릭스와 상기 제1 컬러필터 상에 배치되며, 상기 제2 컬러필터는 상기 제1 및 제3 컬러필터들 상에 배치되는 것을 특징으로 하는 표시장치.

청구항 7

제 5 항에 있어서,

상기 제1 내지 제3 화소들을 구획하는 बैं크를 더 구비하고,

상기 블랙 매트릭스는 상기 बैं크와 중첩되게 배치되는 것을 특징으로 하는 표시장치.

청구항 8

제 1 항에 있어서,

상기 제1 내지 제3 화소들 각각은,

제1 전극;

상기 제1 전극 상에 배치된 유기발광층; 및

상기 유기발광층 상에 배치된 제2 전극을 포함하는 것을 특징으로 하는 표시장치.

청구항 9

제 8 항에 있어서,

상기 제2 전극을 덮는 봉지막을 더 구비하고,

상기 제1 내지 제3 컬러필터들은 상기 봉지막 상에 배치되는 것을 특징으로 하는 표시장치.

청구항 10

제 9 항에 있어서,

상기 제1 내지 제3 컬러필터들을 덮는 오버코트층을 더 구비하는 표시장치.

발명의 설명

기술 분야

[0001] 본 발명은 표시장치에 관한 것이다.

배경 기술

[0002] 정보화 사회가 발전함에 따라 영상을 표시하기 위한 표시장치에 대한 요구가 다양한 형태로 증가하고 있다. 이에 따라, 최근에는 액정표시장치(LCD: Liquid Crystal Display), 플라즈마표시장치(PDP: Plasma Display Panel), 유기발광표시장치(OLED: Organic Light Emitting Display)와 같은 여러가지 표시장치가 활용되고 있다.

[0003] 표시장치들 중에서 유기발광표시장치는 자체발광형으로서, 액정표시장치(LCD)에 비해 시야각, 대조비 등이 우수하며, 별도의 백라이트가 필요하지 않아 경량 박형이 가능하며, 소비전력이 유리한 장점이 있다. 또한, 유기발광표시장치는 직류저전압 구동이 가능하고, 응답속도가 빠르며, 특히 제조비용이 저렴한 장점이 있다.

[0004] 유기발광표시장치는 유기발광소자를 각각 포함하는 화소들, 및 화소들을 정의하기 위해 화소들을 구획하는 बैं크를 포함한다. बैं크는 화소 정의막으로 역할을 할 수 있다. 유기발광소자는 애노드 전극, 정공 수송층(hole transporting layer), 유기발광층(organic light emitting layer), 전자 수송층(electron transporting layer), 및 캐소드 전극을 포함한다. 이 경우, 애노드 전극에 고전위 전압이 인가되고 캐소드 전극에 저전위 전압이 인가되면 정공과 전자가 각각 정공 수송층과 전자 수송층을 통해 유기발광층으로 이동되며, 유기발광층에서 서로 결합하여 발광하게 된다.

[0005] 유기발광소자는 적색, 녹색, 및 청색 광을 발광하는 적색, 녹색, 및 청색 유기발광소자들을 포함하거나, 백색 광을 발광하는 백색 유기발광소자만을 포함할 수 있다. 유기발광표시장치는 유기발광소자가 백색 유기발광소자만을 포함하는 경우, 적색, 녹색, 및 청색을 구현하기 위한 적색, 녹색 및 청색 컬러필터들을 포함한다. 또한, 유기발광표시장치는 유기발광소자가 적색, 녹색, 및 청색 유기발광소자들을 포함하는 경우에도, 외광 반사를 저감하거나 색 좌표 보정을 위해 적색, 녹색 및 청색 컬러필터들을 포함할 수 있다.

[0006] 한편, 최근에는 가상현실(virtual reality, VR)을 구현하기 위한 헤드 장착형 디스플레이(head mounted display) 또는 모바일에 고해상도의 소형 유기발광 표시장치가 적용되고 있다. 고해상도의 소형 유기발광 표시

장치의 화소는 작게 형성되기 때문에, 화소들 각각에 대응되게 형성되는 컬러필터의 폭이 좁게 형성될 수 있다. 예를 들어, 헤드 장착형 디스플레이에 적용되는 유기발광 표시장치의 컬러필터의 폭은 10 μ m 이하일 수 있다. 컬러필터의 접착력은 컬러필터의 면적에 의존하므로, 컬러필터의 폭을 좁게 형성하는 경우 컬러필터의 접착력 저하를 초래한다. 이로 인해, 컬러필터가 벗겨지는(peeling) 또는 뜯겨지는 문제가 발생할 수 있다.

발명의 내용

해결하려는 과제

[0007] 본 발명은 컬러필터가 벗겨지는 또는 뜯겨지는 문제를 방지할 수 있는 표시장치를 제공한다.

과제의 해결 수단

[0008] 본 발명의 일 실시예에 따른 표시장치는 제1 내지 제3 화소들, 제1 및 제2 화소들에 중첩되게 배치되는 제1 컬러필터, 제1 및 제3 화소들에 중첩되게 배치되는 제2 컬러필터, 및 제2 및 제3 화소들에 중첩되게 배치되는 제3 컬러필터를 구비한다.

발명의 효과

[0009] 본 발명의 실시예는 복수의 화소들에 중첩되게 컬러필터들을 형성함으로써, 컬러필터들 각각의 폭을 넓힐 수 있다. 컬러필터의 접착력은 컬러필터의 면적에 의존하므로, 본 발명의 실시예는 컬러필터의 폭을 넓게 형성함으로써, 컬러필터의 접착력을 높일 수 있다. 따라서, 본 발명의 실시예는 컬러필터가 벗겨지는(peeling) 또는 뜯겨지는 문제를 방지할 수 있다.

도면의 간단한 설명

[0010] 도 1은 본 발명의 일 실시예에 따른 표시장치를 보여주는 사시도이다.
 도 2는 도 1의 제1 기관, 게이트 구동부, 소스 드라이브 IC, 연성필름, 회로보드, 및 타이밍 제어부를 보여주는 평면도이다.
 도 3은 표시영역의 화소들과 컬러필터들의 배치를 보여주는 평면도이다.
 도 4는 도 3의 I-I'의 일 예를 보여주는 단면도이다.
 도 5a 내지 도 5c는 도 4의 제1 내지 제3 컬러필터들의 광 투과 범위들을 보여주는 그래프들이다.
 도 6a 내지 도 6c는 화소별 컬러필터들의 조합에 따른 최종 광 투과 범위들을 보여주는 그래프들이다.
 도 7은 도 3a 및 도 3b의 I-I'의 또 다른 예를 보여주는 단면도이다.
 도 8은 도 3a 및 도 3b의 I-I'의 또 다른 예를 보여주는 단면도이다.
 도 9는 도 3a 및 도 3b의 I-I'의 또 다른 예를 보여주는 단면도이다.

발명을 실시하기 위한 구체적인 내용

[0011] 명세서 전체에 걸쳐서 동일한 참조번호들은 실질적으로 동일한 구성요소들을 의미한다. 이하의 설명에서, 본 발명의 핵심 구성과 관련이 없는 경우 및 본 발명의 기술분야에 공지된 구성과 기능에 대한 상세한 설명은 생략될 수 있다. 본 명세서에서 서술되는 용어의 의미는 다음과 같이 이해되어야 할 것이다.

[0012] 본 발명의 이점 및 특징, 그리고 그것들을 달성하는 방법은 첨부되는 도면과 함께 상세하게 후술되어 있는 실시예들을 참조하면 명확해질 것이다. 그러나 본 발명은 이하에서 개시되는 실시예들에 한정되는 것이 아니라 서로 다른 다양한 형태로 구현될 것이며, 단지 본 실시예들은 본 발명의 개시가 완전하도록 하며, 본 발명이 속하는 기술분야에서 통상의 지식을 가진 자에게 발명의 범주를 완전하게 알려주기 위해 제공되는 것이며, 본 발명은 청구항의 범주에 의해 정의될 뿐이다.

[0013] 본 발명의 실시예를 설명하기 위한 도면에 개시된 형상, 크기, 비율, 각도, 개수 등은 예시적인 것이므로 본 발명이 도시된 사항에 한정되는 것은 아니다. 명세서 전체에 걸쳐 동일 참조 부호는 동일 구성 요소를 지칭한다. 또한, 본 발명을 설명함에 있어서, 관련된 공지 기술에 대한 구체적인 설명이 본 발명의 요지를 불필요하게 흐

릴 수 있다고 판단되는 경우 그 상세한 설명은 생략한다.

- [0014] 본 명세서에서 언급된 '포함한다', '갖는다', '이루어진다' 등이 사용되는 경우 '~만'이 사용되지 않는 이상 다른 부분이 추가될 수 있다. 구성 요소를 단수로 표현한 경우에 특별히 명시적인 기재 사항이 없는 한 복수를 포함하는 경우를 포함한다.
- [0015] 구성 요소를 해석함에 있어서, 별도의 명시적 기재가 없더라도 오차 범위를 포함하는 것으로 해석한다.
- [0016] 위치 관계에 대한 설명일 경우, 예를 들어, '~상에', '~상부에', '~하부에', '~옆에' 등으로 두 부분의 위치 관계가 설명되는 경우, '바로' 또는 '직접'이 사용되지 않는 이상 두 부분 사이에 하나 이상의 다른 부분이 위치할 수도 있다.
- [0017] 시간 관계에 대한 설명일 경우, 예를 들어, '~후에', '~에 이어서', '~다음에', '~전에' 등으로 시간적 선후 관계가 설명되는 경우, '바로' 또는 '직접'이 사용되지 않는 이상 연속적이지 않은 경우도 포함할 수 있다.
- [0018] 제1, 제2 등이 다양한 구성요소들을 서술하기 위해서 사용되나, 이들 구성요소들은 이들 용어에 의해 제한되지 않는다. 이들 용어들은 단지 하나의 구성요소를 다른 구성요소와 구별하기 위하여 사용하는 것이다. 따라서, 이하에서 언급되는 제1 구성요소는 본 발명의 기술적 사상 내에서 제2 구성요소일 수도 있다.
- [0019] "X축 방향", "Y축 방향" 및 "Z축 방향"은 서로 간의 관계가 수직으로 이루어진 기하학적인 관계만으로 해석되어서는 아니 되며, 본 발명의 구성이 기능적으로 작용할 수 있는 범위 내에서보다 넓은 방향성을 가지는 것을 의미할 수 있다.
- [0020] "적어도 하나"의 용어는 하나 이상의 관련 항목으로부터 제시 가능한 모든 조합을 포함하는 것으로 이해되어야 한다. 예를 들어, "제 1 항목, 제 2 항목 및 제 3 항목 중에서 적어도 하나"의 의미는 제 1 항목, 제 2 항목 또는 제 3 항목 각각 뿐만 아니라 제 1 항목, 제 2 항목 및 제 3 항목 중에서 2개 이상으로부터 제시될 수 있는 모든 항목의 조합을 의미할 수 있다.
- [0021] 본 발명의 여러 실시예들의 각각 특징들이 부분적으로 또는 전체적으로 서로 결합 또는 조합 가능하고, 기술적으로 다양한 연동 및 구동이 가능하며, 각 실시예들이 서로에 대하여 독립적으로 실시 가능할 수도 있고 연관 관계로 함께 실시할 수도 있다.
- [0022] 이하, 첨부된 도면을 참조하여 본 발명의 바람직한 실시예를 상세히 설명하기로 한다.
- [0023] 도 1은 본 발명의 일 실시예에 따른 표시장치를 보여주는 사시도이다. 도 2는 도 1의 제1 기관, 게이트 구동부, 소스 드라이브 IC, 연성필름, 회로보드, 및 타이밍 제어부를 보여주는 평면도이다.
- [0024] 도 1 및 도 2를 참조하면, 본 발명의 일 실시예에 따른 표시장치(100)는 표시패널(110), 게이트 구동부(120), 소스 드라이브 집적회로(integrated circuit, 이하 "IC"라 칭함)(130), 연성필름(140), 회로보드(150), 및 타이밍 제어부(160)를 포함한다.
- [0025] 표시패널(110)은 제1 기관(111)과 제2 기관(112)을 포함한다. 제2 기관(112)은 봉지 기관일 수 있다. 제1 기관(111)은 플라스틱 필름(plastic film) 또는 유리 기관(glass substrate)일 수 있다. 제2 기관(112)은 플라스틱 필름, 유리 기관, 또는 봉지 필름(보호 필름)일 수 있다.
- [0026] 제2 기관(112)과 마주보는 제1 기관(111)의 일면 상에는 게이트 라인들, 데이터 라인들, 및 화소들이 형성된다. 화소들은 게이트 라인들과 데이터 라인들의 교차 구조에 의해 정의되는 영역에 마련된다.
- [0027] 화소들 각각은 박막 트랜지스터와 제1 전극, 유기발광층, 및 제2 전극을 갖는 유기발광소자를 포함할 수 있다. 화소들 각각은 박막 트랜지스터를 이용하여 게이트 라인으로부터 게이트 신호가 입력되는 경우 데이터 라인의 데이터 전압에 따라 유기발광소자에 소정의 전류를 공급한다. 이로 인해, 화소들 각각의 유기발광소자는 소정의 전류에 따라 소정의 밝기로 발광할 수 있다. 화소들 각각의 구조에 대한 설명은 도 3 및 도 4를 결부하여 후술한다.
- [0028] 표시패널(110)은 도 2와 같이 화소들이 형성되어 화상을 표시하는 표시영역(DA)과 화상을 표시하지 않는 비표시영역(NDA)으로 구분될 수 있다. 표시영역(DA)에는 게이트 라인들, 데이터 라인들, 및 화소들이 형성될 수 있다. 비표시영역(NDA)에는 게이트 구동부(120)와 패드들이 형성될 수 있다.
- [0029] 게이트 구동부(120)는 타이밍 제어부(160)로부터 입력되는 게이트 제어신호에 따라 게이트 라인들에 게이트 신호들을 공급한다. 게이트 구동부(120)는 표시패널(110)의 표시영역(DA)의 일측 또는 양측 바깥쪽의 비표시영역

(DA)에 GIP(gate driver in panel) 방식으로 형성될 수 있다. 또는, 게이트 구동부(120)는 구동 칩으로 제작되어 연성필름에 실장되고 TAB(tape automated bonding) 방식으로 표시패널(110)의 표시영역(DA)의 일측 또는 양측 바깥쪽의 비표시영역(DA)에 부착될 수도 있다.

- [0030] 소스 드라이브 IC(130)는 타이밍 제어부(160)로부터 디지털 비디오 데이터와 소스 제어신호를 입력받는다. 소스 드라이브 IC(130)는 소스 제어신호에 따라 디지털 비디오 데이터를 아날로그 데이터전압들로 변환하여 데이터 라인들에 공급한다. 소스 드라이브 IC(130)가 구동 칩으로 제작되는 경우, COF(chip on film) 또는 COP(chip on plastic) 방식으로 연성필름(140)에 실장될 수 있다.
- [0031] 표시패널(110)의 비표시영역(NDA)에는 데이터 패드들과 같은 패드들이 형성될 수 있다. 연성필름(140)에는 패드들과 소스 드라이브 IC(130)를 연결하는 배선들, 패드들과 회로보드(150)의 배선들을 연결하는 배선들이 형성될 수 있다. 연성필름(140)은 이방성 도전 필름(ant isotropic conducting film)을 이용하여 패드들 상에 부착되며, 이로 인해 패드들과 연성필름(140)의 배선들이 연결될 수 있다.
- [0032] 회로보드(150)는 연성필름(140)들에 부착될 수 있다. 회로보드(150)는 구동 칩들로 구현된 다수의 회로들이 실장될 수 있다. 예를 들어, 회로보드(150)에는 타이밍 제어부(160)가 실장될 수 있다. 회로보드(150)는 인쇄회로보드(printed circuit board) 또는 연성 인쇄회로보드(flexible printed circuit board)일 수 있다.
- [0033] 타이밍 제어부(160)는 회로보드(150)의 케이블을 통해 외부의 시스템 보드로부터 디지털 비디오 데이터와 타이밍 신호를 입력받는다. 타이밍 제어부(160)는 타이밍 신호에 기초하여 게이트 구동부(120)의 동작 타이밍을 제어하기 위한 게이트 제어신호와 소스 드라이브 IC(130)들을 제어하기 위한 소스 제어신호를 발생한다. 타이밍 제어부(160)는 게이트 제어신호를 게이트 구동부(120)에 공급하고, 소스 제어신호를 소스 드라이브 IC(130)들에 공급한다.
- [0034] 도 3은 표시영역의 화소들과 컬러필터들의 배치를 보여주는 평면도이다.
- [0035] 도 3에서는 설명의 편의를 위해 제1 내지 제3 화소들(P1, P2, P3)과 블랙 매트릭스(BM)만을 도시하였다.
- [0036] 도 3을 참조하면, 제1 내지 제3 화소들(P1, P2, P3) 각각은 애노드 전극에 해당하는 제1 전극, 유기발광층, 및 캐소드 전극에 해당하는 제2 전극이 순차적으로 적층되어 제1 전극으로부터의 정공과 제2 전극으로부터의 전자가 유기발광층에서 서로 결합되어 발광하는 영역을 나타낸다. 제1 내지 제3 화소들(P1, P2, P3)은 하나의 단위 화소로 정의될 수 있다.
- [0037] 유기발광층은 제1 내지 제3 화소들(P1, P2, P3)에 공통층으로 형성되어 백색 광을 발광할 수 있다. 또는, 유기발광층은 제1 내지 제3 화소들(P1, P2, P3) 각각에 형성될 수 있다. 이 경우, 제1 화소(P1)는 제1 색의 광을 발광하는 제1 유기발광층을 포함할 수 있고, 제2 화소(P2)는 제2 색의 광을 발광하는 제2 유기발광층을 포함할 수 있으며, 제3 화소(P3)는 제3 색의 광을 발광하는 제3 유기발광층을 포함할 수 있다. 예를 들어, 제1 색의 광은 적색 광, 제2 색의 광은 녹색 광, 제3 색의 광은 청색 광일 수 있다.
- [0038] 제1 컬러필터(CF1)는 제1 및 제2 화소들(P1, P2)과 중첩되게 배치되고, 제2 컬러필터(CF2)는 제1 및 제3 화소들(P1, P3)과 중첩되게 배치되며, 제3 컬러필터(CF3)는 제2 및 제3 화소들(P2, P3)과 중첩되게 배치될 수 있다. 이로 인해, 제1 내지 제3 컬러필터들(CF1, CF2, CF3)은 서로 중첩되게 배치될 수 있다. 예를 들어, 제1 컬러필터(CF1)의 일부는 제2 컬러필터(CF2)와 중첩되게 배치되고, 다른 일부는 제3 컬러필터(CF3)와 중첩되게 배치될 수 있다. 또한, 제2 컬러필터(CF2)의 일부는 제1 컬러필터(CF1)와 중첩되게 배치되고, 다른 일부는 제3 컬러필터(CF3)와 중첩되게 배치될 수 있다. 또한, 제3 컬러필터(CF3)의 일부는 제1 컬러필터(CF1)와 중첩되게 배치되고, 다른 일부는 제2 컬러필터(CF2)와 중첩되게 배치될 수 있다. 결국, 제1 화소(P1)는 제1 및 제2 컬러필터들(CF1, CF2)과 중첩되고, 제2 화소(P2)는 제1 및 제3 컬러필터들(CF1, CF3)과 중첩되며, 제3 화소(P3)는 제2 및 제3 컬러필터들(CF2, CF3)과 중첩될 수 있다.
- [0039] 이상에서 살펴본 바와 같이, 본 발명의 실시예는 복수의 화소들에 중첩되게 컬러필터들을 형성함으로써, 컬러필터들 각각의 폭을 넓힐 수 있다. 컬러필터의 접착력은 컬러필터의 면적에 의존하므로, 본 발명의 실시예는 컬러필터의 폭을 넓게 형성함으로써, 컬러필터의 접착력을 높일 수 있다. 따라서, 본 발명의 실시예는 컬러필터가 벗겨지는(peeling) 또는 뜯겨지는 문제를 방지할 수 있다.
- [0040] 도 4는 도 3의 I-I'의 일 예를 보여주는 단면도이다.
- [0041] 도 4를 참조하면, 제1 기판(111) 상에는 박막 트랜지스터(210)들이 형성된다. 제1 기판(111) 상에는 박막 트랜지스터(210)들을 형성하기 전에 버퍼막이 형성될 수 있다. 버퍼막은 투습에 취약한 제1 기판(111)을 통해 침투

하는 수분으로부터 박막 트랜지스터(210)들과 유기발광소자(260)들을 보호하기 위해 제1 기판(111) 상에 형성될 수 있다. 버퍼막은 교번하여 적층된 복수의 무기막들로 이루어질 수 있다. 예를 들어, 버퍼막은 실리콘 산화막(SiO_x), 실리콘 질화막(SiN_x), SiON 중 하나 이상의 무기막이 교번하여 적층된 다중막으로 형성될 수 있다. 버퍼막은 생략될 수 있다.

[0042] 버퍼막 상에는 박막 트랜지스터(210)가 형성된다. 박막 트랜지스터(210)는 액티브층(211), 게이트전극(212), 소스전극(213) 및 드레인전극(214)을 포함한다. 도 4에서는 박막 트랜지스터(210)가 게이트전극(212)이 액티브층(211)의 상부에 위치하는 상부 게이트(탑 게이트, top gate) 방식으로 형성된 것을 예시하였으나, 이에 한정되지 않음에 주의하여야 한다. 즉, 박막 트랜지스터(210)들은 게이트전극(212)이 액티브층(211)의 하부에 위치하는 하부 게이트(보텀 게이트, bottom gate) 방식 또는 게이트전극(212)이 액티브층(211)의 상부와 하부에 모두 위치하는 더블 게이트(double gate) 방식으로 형성될 수 있다.

[0043] 버퍼막 상에는 액티브층(211)이 형성된다. 액티브층(211)은 실리콘계 반도체 물질 또는 산화물계 반도체 물질로 형성될 수 있다. 버퍼막과 액티브층(211) 사이에는 액티브층(211)으로 입사되는 외부광을 차단하기 위한 차광층이 형성될 수 있다.

[0044] 액티브층(211) 상에는 게이트 절연막(220)이 형성될 수 있다. 게이트 절연막(220)은 무기막, 예를 들어 실리콘 산화막(SiO_x), 실리콘 질화막(SiN_x), 또는 이들의 다중막으로 형성될 수 있다.

[0045] 게이트 절연막(220) 상에는 게이트전극(212)과 게이트 라인이 형성될 수 있다. 게이트전극(212)과 게이트 라인은 몰리브덴(Mo), 알루미늄(Al), 크롬(Cr), 금(Au), 티타늄(Ti), 니켈(Ni), 네오디뮴(Nd) 및 구리(Cu) 중 어느 하나 또는 이들의 합금으로 이루어진 단일층 또는 다중층으로 형성될 수 있다.

[0046] 게이트전극(212)과 게이트 라인 상에는 층간 절연막(230)이 형성될 수 있다. 층간 절연막(230)은 무기막, 예를 들어 실리콘 산화막(SiO_x), 실리콘 질화막(SiN_x), 또는 이들의 다중막으로 형성될 수 있다.

[0047] 층간 절연막(230) 상에는 소스전극(213), 드레인전극(214), 및 데이터 라인이 형성될 수 있다. 소스전극(213)과 드레인 전극(214) 각각은 게이트 절연막(220)과 층간 절연막(230)을 관통하는 콘택홀을 통해 액티브층(211)에 접속될 수 있다. 소스전극(213), 드레인전극(214), 및 데이터 라인은 몰리브덴(Mo), 알루미늄(Al), 크롬(Cr), 금(Au), 티타늄(Ti), 니켈(Ni), 네오디뮴(Nd) 및 구리(Cu) 중 어느 하나 또는 이들의 합금으로 이루어진 단일층 또는 다중층으로 형성될 수 있다.

[0048] 소스전극(223), 드레인전극(224), 및 데이터 라인 상에는 박막 트랜지스터(210)를 절연하기 위한 보호막(240)이 형성될 수 있다. 보호막(240)은 무기막, 예를 들어 실리콘 산화막(SiO_x), 실리콘 질화막(SiN_x), 또는 이들의 다중막으로 형성될 수 있다.

[0049] 보호막(240) 상에는 박막 트랜지스터(210)로 인한 단차를 평탄하게 하기 위한 평탄화막(250)이 형성될 수 있다. 평탄화막(250)은 아크릴 수지(acryl resin), 에폭시 수지(epoxy resin), 페놀 수지(phenolic resin), 폴리아미드 수지(polyamide resin), 폴리이미드 수지(polyimide resin) 등의 유기막으로 형성될 수 있다.

[0050] 평탄화막(250) 상에는 유기발광소자(260)와 बैंक(270)이 형성된다. 유기발광소자(260)는 제1 전극(261), 유기발광층(262), 및 제2 전극(263)을 포함한다. 제1 전극(261)은 애노드 전극이고, 제2 전극(263)은 캐소드 전극일 수 있다.

[0051] 제1 전극(261)은 평탄화막(250) 상에 형성될 수 있다. 제1 전극(261)은 보호막(240)과 평탄화막(250)을 관통하는 콘택홀을 통해 박막 트랜지스터(210)의 소스전극(223)에 접속된다. 유기발광소자(260)가 상부 방향을 광을 발광하는 상부 발광(top emission) 방식으로 구현될 수 있다. 이 경우, 제1 전극(261)은 알루미늄과 티타늄의 적층 구조($\text{Ti}/\text{Al}/\text{Ti}$), 알루미늄과 ITO의 적층 구조($\text{ITO}/\text{Al}/\text{ITO}$), APC 합금, 및 APC 합금과 ITO의 적층 구조($\text{ITO}/\text{APC}/\text{ITO}$)와 같은 반사율이 높은 금속물질로 형성될 수 있다. APC 합금은 은(Ag), 팔라듐(Pd), 및 구리(Cu)의 합금이다.

[0052] बैंक(270)는 제1 내지 제3 화소들(P1, P2, P3)을 구획하기 위해 평탄화막(250) 상에서 제1 전극(261)의 가장자리를 덮도록 형성될 수 있다. 즉, बैंक(270)는 제1 내지 제3 화소들(P1, P2, P3)을 정의하는 화소 정의막으로서 역할을 한다.

[0053] 제1 내지 제3 화소들(P1, P2, P3) 각각은 애노드 전극에 해당하는 제1 전극, 유기발광층, 및 캐소드 전극에 해당하는 제2 전극이 순차적으로 적층되어 제1 전극으로부터의 정공과 제2 전극으로부터의 전자가 유기발광층에서

서로 결합되어 발광하는 영역을 나타낸다. 이 경우, बैं크(270)가 형성된 영역은 광을 발광하지 않으므로 비발광 부로 정의될 수 있다.

- [0054] बैं크(270)는 아크릴 수지(acryl resin), 에폭시 수지(epoxy resin), 페놀 수지(phenolic resin), 폴리아미드 수지(polyamide resin), 폴리이미드 수지(polyimide resin) 등의 유기막으로 형성될 수 있다.
- [0055] 제1 전극(261)과 बैं크(270) 상에는 유기발광층(262)이 형성된다. 유기발광층(262)은 제1 내지 제3 화소들(P1, P2, P3)에 공통적으로 형성되는 공통층이며, 백색 광을 발광하는 백색 발광층일 수 있다. 이 경우, 유기발광층(262)은 2 스택(stack) 이상의 탠덤 구조로 형성될 수 있다. 스택들 각각은 정공 수송층(hole transporting layer), 적어도 하나의 발광층(light emitting layer), 및 전자 수송층(electron transporting layer)을 포함할 수 있다. 또한, 스택들 사이에는 전하 생성층이 형성될 수 있다.
- [0056] 정공 수송층은 제1 전극(261) 또는 전하 생성층으로부터 주입된 정공을 발광층으로 원활하게 전달하는 역할을 한다. 발광층은 인광 또는 형광물질을 포함하는 유기물질로 형성될 수 있으며, 이로 인해 소정의 광을 발광할 수 있다. 전자 수송층은 제2 전극(263) 또는 전하 생성층으로부터 주입된 전자를 유기발광층으로 원활하게 전달하는 역할을 한다.
- [0057] 전하 생성층은 하부 스택과 인접하게 위치하는 n형 전하 생성층과 n형 전하 생성층 상에 형성되어 상부 스택과 인접하게 위치하는 p형 전하 생성층을 포함할 수 있다. n형 전하 생성층은 하부 스택으로 전자(electron)를 주입해주고, p형 전하 생성층은 상부 스택으로 정공(hole)을 주입해준다. n형 전하 생성층은 전자수송능력이 있는 유기 호스트 물질에 Li, Na, K, 또는 Cs와 같은 알칼리 금속, 또는 Mg, Sr, Ba, 또는 Ra와 같은 알칼리 토금속이 도핑된 유기층일 수 있다. p형 전하 생성층은 정공수송능력이 있는 유기 호스트 물질에 도펀트가 도핑된 유기층일 수 있다.
- [0058] 도 4에서는 유기발광층(262)이 제1 내지 제3 화소들(P1, P2, P3)에 공통적으로 형성되는 공통층으로서 백색 광을 발광하는 백색 발광층인 것을 예시하였으나, 본 발명의 실시예는 이에 한정되지 않는다. 즉, 유기발광층(262)은 화소 별로 형성될 수 있으며, 이 경우 제1 화소(P1)는 제1 색의 광을 발광하는 제1 발광층을 포함하고, 제2 화소(P2)는 제2 색의 광을 발광하는 제2 발광층을 포함하며, 제3 화소(P3)는 제3 색의 광을 발광하는 제3 발광층을 포함할 수 있다. 이 경우, 제1 색의 광은 적색 광, 제2 색의 광은 녹색 광, 제3 색의 광은 청색 광일 수 있다.
- [0059] 제2 전극(263)은 유기발광층(262) 상에 형성된다. 제2 전극(263)은 제1 내지 제3 화소들(P1, P2, P3)에 공통적으로 형성되는 공통층이다. 제2 전극(263)은 광을 투과시킬 수 있는 ITO, IZO와 같은 투명한 금속물질(TCO, Transparent Conductive Material), 또는 마그네슘(Mg), 은(Ag), 또는 마그네슘(Mg)과 은(Ag)의 합금과 같은 반투과 금속물질(Semi-transmissive Conductive Material)로 형성될 수 있다. 제2 전극(263)이 반투과 금속물질로 형성되는 경우, 마이크로 캐비티(micro cavity)에 의해 출광 효율이 높아질 수 있다. 제2 전극(263) 상에는 캡핑층(capping layer)이 형성될 수 있다.
- [0060] 제2 전극(263) 상에는 봉지막(280)이 배치된다. 봉지막(280)은 유기발광층(262)과 제2 전극(263)에 산소 또는 수분이 침투되는 것을 방지하는 역할을 한다. 봉지막(280)은 적어도 하나의 무기막을 포함할 수 있다. 무기막은 실리콘 질화물, 알루미늄 질화물, 지르코늄 질화물, 티타늄 질화물, hafnium 질화물, 탄탈륨 질화물, 실리콘 산화물, 알루미늄 산화물 또는 티타늄 산화물로 형성될 수 있다. 또한, 봉지막(280)은 이물들(particles)이 무기막을 뚫고 유기발광층(262)과 제2 전극(263)에 투입되는 것을 방지하기 위해 적어도 하나의 유기막을 더 포함할 수 있다.
- [0061] 봉지막(280) 상에는 제1 내지 제3 컬러필터들(CF1, CF2, CF3)과 블랙 매트릭스(294)이 형성된다. 봉지막(280) 상에 제1 내지 제3 컬러필터들(CF1, CF2, CF3)을 직접 형성하는 경우, 제1 기판(111)과 제2 기판(112)을 합착시 정렬할 필요가 없을 뿐만 아니라, 별도의 접착층이 필요 없으므로 표시패널의 두께를 줄일 수 있는 장점이 있다. 이 경우, 유기발광층(262)이 손상되는 것을 방지하기 위해 제1 내지 제3 컬러필터들(CF1, CF2, CF3)은 대략 100℃ 미만의 저온 공정으로 형성될 수 있다.
- [0062] 블랙 매트릭스(294)는 혼색을 방지하기 위해 제1 및 제2 컬러필터들(CF1, CF2)의 경계, 제1 및 제3 컬러필터들(CF1, CF3)의 경계, 및 제2 및 제3 컬러필터들(CF2, CF3)의 경계에 배치될 수 있다. 또한, 블랙 매트릭스(294)는 블랙 매트릭스(294)로 인한 발광 영역 감소를 최소화하기 위해 बैं크(270)와 중첩되게 배치될 수 있다.
- [0063] 블랙 매트릭스(320)는 유기막으로 형성되는 경우 카본 계열의 블랙 안료를 포함할 수 있다. 블랙 매트릭스(320)

0)는 무기막으로 형성되는 경우, 광 흡수율이 높은 크롬(Cr)과 같은 불투명 금속 물질을 포함할 수 있다.

- [0064] 제1 컬러필터(CF1)는 제1 및 제2 화소들(P1, P2)과 중첩되게 배치되고, 제2 컬러필터(CF2)는 제1 및 제3 화소들(P1, P3)과 중첩되게 배치되며, 제3 컬러필터(CF3)는 제2 및 제3 화소들(P2, P3)과 중첩되게 배치될 수 있다. 이로 인해, 제1 내지 제3 컬러필터들(CF1, CF2, CF3)은 서로 중첩되게 배치될 수 있다. 예를 들어, 제1 컬러필터(CF1)의 일부는 제2 컬러필터(CF2)와 중첩되게 배치되고, 다른 일부는 제3 컬러필터(CF3)와 중첩되게 배치될 수 있다. 또한, 제2 컬러필터(CF2)의 일부는 제1 컬러필터(CF1)와 중첩되게 배치되고, 다른 일부는 제3 컬러필터(CF3)와 중첩되게 배치될 수 있다. 또한, 제3 컬러필터(CF3)의 일부는 제1 컬러필터(CF1)와 중첩되게 배치되고, 다른 일부는 제2 컬러필터(CF2)와 중첩되게 배치될 수 있다. 결국, 제1 화소(P1)는 제1 및 제2 컬러필터들(CF1, CF2)과 중첩되고, 제2 화소(P2)는 제1 및 제3 컬러필터들(CF1, CF3)과 중첩되며, 제3 화소(P3)는 제2 및 제3 컬러필터들(CF2, CF3)과 중첩될 수 있다. 이 경우, 도 4와 같이 제1 컬러필터(CF1)는 블랙 매트릭스(294) 상에 배치되고, 제2 컬러필터(CF2)는 블랙 매트릭스(294)와 제1 컬러필터(CF1) 상에 배치되며, 제3 컬러필터(CF3)는 제1 및 제2 컬러필터들(CF1, CF2) 상에 배치될 수 있다.
- [0065] 제1 내지 제3 컬러필터들(CF1~CF3) 상에는 제1 내지 제3 컬러필터들(CF1~CF3)로 인한 단차를 평탄화하기 위한 오버코트층(300)이 형성될 수 있다.
- [0066] 오버코트층(300) 상에는 제2 기판(112)이 부착될 수 있다. 제2 기판(112)은 플라스틱 필름, 유리 기판, 또는 봉지 필름(보호 필름)일 수 있다.
- [0067] 이상에서 살펴본 바와 같이, 본 발명의 실시예는 복수의 화소들에 중첩되게 컬러필터들을 형성함으로써, 컬러필터들 각각의 폭을 넓힐 수 있다. 컬러필터의 접착력은 컬러필터의 면적에 의존하므로, 본 발명의 실시예는 컬러필터의 폭을 넓게 형성함으로써, 컬러필터의 접착력을 높일 수 있다. 따라서, 본 발명의 실시예는 컬러필터가 벗겨지는(peeling) 또는 뜯겨지는 문제를 방지할 수 있다.
- [0068] 한편, 블랙 매트릭스(294)는 도 4와 같이 제1 내지 제3 컬러필터들(291, 292, 293) 모두와 중첩될 수 있으며, 이 경우 유기발광층(262)의 광은 제1 내지 제3 컬러필터들(291, 292, 293)을 투과하지 못한다. 따라서, 제1 내지 제3 컬러필터들(291, 292, 293)이 중첩되는 영역은 블랙 매트릭스(294)와 유사한 역할을 할 수 있으므로, 블랙 매트릭스(294)는 도 7과 같이 삭제될 수 있다.
- [0069] 또한, 제1 내지 제3 컬러필터들(CF1, CF2, CF3)과 블랙 매트릭스(294)는 도 8과 같이 제2 기판(112) 상에 형성될 수 있다. 이 경우, 제1 기판(111)의 봉지막(280)과 제2 기판(112)의 제1 내지 제3 컬러필터들(CF1, CF2, CF3) 상에 형성된 오버코트층(300)은 접착층(310)을 이용하여 접착될 수 있으며, 이로 인해 제1 기판(111)과 제2 기판(112)은 합착될 수 있다. 접착층(310)은 투명한 접착 레진 또는 접착 필름일 수 있다.
- [0070] 또한, 블랙 매트릭스(294)를 제외한 제1 내지 제3 컬러필터들(CF1, CF2, CF3)만이 도 9와 같이 제2 기판(112) 상에 형성될 수 있다. 블랙 매트릭스(294)는 도 8과 같이 제1 내지 제3 컬러필터들(291, 292, 293) 모두와 중첩되게 배치될 수 있으며, 이 경우 유기발광층(262)의 광은 제1 내지 제3 컬러필터들(291, 292, 293)을 투과하지 못한다. 따라서, 제1 내지 제3 컬러필터들(291, 292, 293)이 중첩되는 영역은 블랙 매트릭스(294)와 유사한 역할을 할 수 있으므로, 블랙 매트릭스(294)는 도 9와 같이 삭제될 수 있다.
- [0071] 도 5a 내지 도 5c는 도 4의 제1 내지 제3 컬러필터들의 광 투과 범위들을 보여주는 그래프들이다. 도 6a 내지 도 6c는 화소별 컬러필터들의 조합에 따른 최종 광 투과 범위들을 보여주는 그래프들이다.
- [0072] 이하에서는 도 5a 내지 도 5c, 및 도 6a 내지 도 6c를 결부하여 제1 내지 제3 화소들(P1, P2, P3)의 광 중에서 제1 내지 제3 컬러필터들(CF1, CF2, CF3)을 투과하여 최종적으로 출력되는 광에 대하여 상세히 설명한다.
- [0073] 제1 컬러필터(CF1)는 도 5a와 같이 제1 광 투과 파장 범위(LT1)와 제2 광 투과 파장 범위(LT2)의 광을 투과시킬 수 있다. 제2 컬러필터(CF2)는 도 5b와 같이 제3 광 투과 파장 범위(LT3)와 제4 광 투과 파장 범위(LT4)의 광을 투과시킬 수 있다. 제3 컬러필터(CF3)는 도 5c와 같이 제5 광 투과 파장 범위(LT5)와 제6 광 투과 파장 범위(LT6)의 광을 투과시킬 수 있다.
- [0074] 제1 광 투과 파장 범위(LT1)는 제2 광 투과 파장 범위(LT2)보다 장파장 영역에 배치되고, 제3 광 투과 파장 범위(LT3)는 제4 광 투과 파장 범위(LT4)보다 장파장 영역에 배치되며, 제5 광 투과 파장 범위(LT5)는 제6 광 투과 파장 범위(LT6)보다 장파장 영역에 배치될 수 있다. 또한, 제1 광 투과 파장 범위(LT1)의 일부와 제3 광 투과 파장 범위(LT3)의 일부는 서로 중첩되고, 제2 광 투과 파장 범위(LT2)의 일부와 제5 광 투과 파장 범위(LT5)의 일부는 서로 중첩되며, 제4 광 투과 파장 범위(LT4)의 일부와 제6 광 투과 파장 범위(LT6)의 일부는 서로

중첩될 수 있다.

[0075] 제1 광 투과 파장 범위(LT1)와 제3 광 투과 파장 범위(LT3)는 적색 광을 투과시키는 광의 파장 범위이고, 제2 광 투과 파장 범위(LT2)와 제5 광 투과 파장 범위(LT5)는 녹색 광을 투과시키는 광의 파장 범위이며, 제4 광 투과 파장 범위(LT4)와 제6 광 투과 파장 범위(LT6)는 청색 광을 투과시키는 광의 파장 범위일 수 있다. 이 경우, 제1 광 투과 파장 범위(LT1)의 피크 파장(peak wavelength) 또는 제3 광 투과 파장 범위(LT3)의 피크 파장은 640nm 이상 700nm 이하일 수 있으며, 제2 광 투과 파장 범위(LT2)의 피크 파장 또는 제5 광 투과 파장 범위(LT5)의 피크 파장은 490nm 이상 550nm 이하일 수 있으며, 제4 광 투과 파장 범위(LT4)의 피크 파장 또는 제6 광 투과 파장 범위(LT6)의 피크 파장은 420nm 이상 480nm 이하일 수 있으나, 이에 한정되지 않는다.

[0076] 제1 화소(P1)는 제1 컬러필터(CF1)와 제2 컬러필터(CF2)와 중첩된다. 이 경우, 도 6a와 같이 제1 화소(P1)로부터 출력된 광 중에서 서로 중첩되는 제1 컬러필터(CF1)의 제1 광 투과 파장 범위(LT1)와 제2 컬러필터(CF2)의 제3 광 투과 파장 범위(LT3)를 통과한 광이 출력될 수 있다.

[0077] 또한, 제2 화소(P2)는 제1 컬러필터(CF1)와 제3 컬러필터(CF3)와 중첩된다. 이 경우, 도 6b와 같이 제2 화소(P2)로부터 출력된 광 중에서 서로 중첩되는 제1 컬러필터(CF1)의 제2 광 투과 파장 범위(LT2)와 제3 컬러필터(CF3)의 제5 광 투과 파장 범위(LT5)를 통과한 광이 출력될 수 있다.

[0078] 또한, 제3 화소(P3)는 제2 컬러필터(CF2)와 제3 컬러필터(CF3)와 중첩된다. 이로 인해, 도 6c와 같이 제3 화소(P3)로부터 출력된 광 중에서 서로 중첩되는 제2 컬러필터(CF2)의 제4 광 투과 파장 범위(LT4)와 제3 컬러필터(CF3)의 제6 광 투과 파장 범위(LT6)를 통과한 광이 출력될 수 있다.

[0079] 이상에서 살펴본 바와 같이, 본 발명의 실시예는 제1 내지 제3 컬러필터들(CF1, CF2, CF3)을 제1 내지 제3 화소들(P1, P2, P3)에 중첩되게 배치하더라도, 제1 화소(P1)로부터 제1 컬러필터(CF1)의 제1 광 투과 파장 범위(LT1)와 제2 컬러필터(CF2)의 제3 광 투과 파장 범위(LT3)를 통과한 제1 색의 광을 출력하고, 제2 화소(P2)로부터 제1 컬러필터(CF1)의 제2 광 투과 파장 범위(LT2)와 제3 컬러필터(CF3)의 제5 광 투과 파장 범위(LT5)를 통과한 제2 색의 광을 출력하며, 제3 화소(P3)로부터 제2 컬러필터(CF2)의 제4 광 투과 파장 범위(LT4)와 제3 컬러필터(CF3)의 제6 광 투과 파장 범위(LT6)를 통과한 제3 색의 광을 출력할 수 있다. 한편, 제1 색의 광은 적색 광, 제2 색의 광은 녹색 광, 제3 색의 광은 청색 광일 수 있으며, 이 경우 제1 컬러필터(CF1)는 노란색(yellow) 컬러필터, 제2 컬러필터(CF2)는 자홍색(magenta) 컬러필터, 제3 컬러필터(CF3)는 청록색(cyan) 컬러필터일 수 있으나, 이에 한정되지 않는다.

[0080] 이상 첨부된 도면을 참조하여 본 발명의 실시예들을 더욱 상세하게 설명하였으나, 본 발명은 반드시 이러한 실시예로 국한되는 것은 아니고, 본 발명의 기술사상을 벗어나지 않는 범위 내에서 다양하게 변형 실시될 수 있다. 따라서, 본 발명에 개시된 실시예들은 본 발명의 기술 사상을 한정하기 위한 것이 아니라 설명하기 위한 것이고, 이러한 실시예에 의하여 본 발명의 기술 사상의 범위가 한정되는 것은 아니다. 그러므로, 이상에서 기술한 실시예들은 모든 면에서 예시적인 것이며 한정적이 아닌 것으로 이해해야만 한다. 본 발명의 보호 범위는 청구 범위에 의하여 해석되어야 하며, 그와 동등한 범위 내에 있는 모든 기술 사상은 본 발명의 권리 범위에 포함되는 것으로 해석되어야 할 것이다.

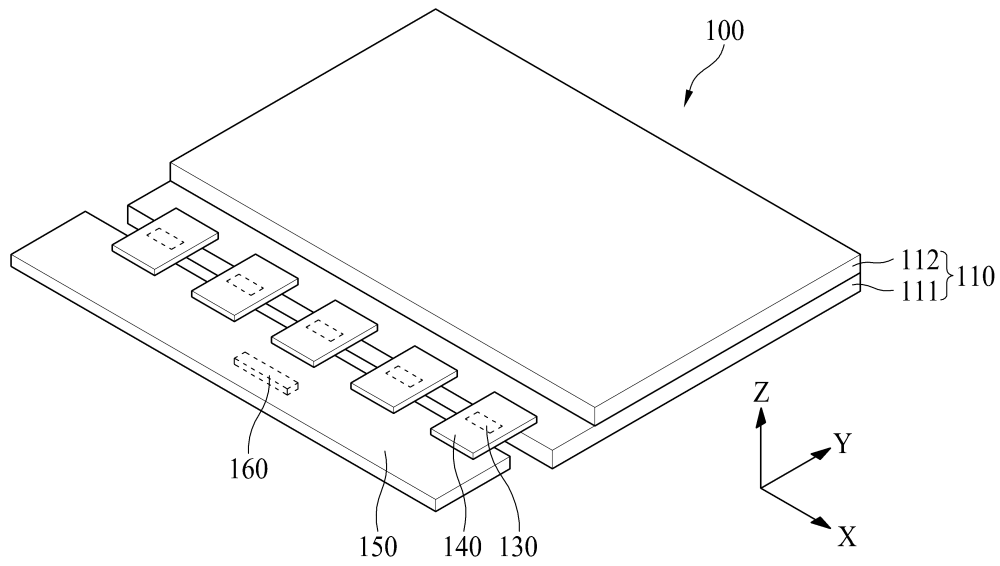
부호의 설명

[0081] 100: 표시장치 110: 표시패널
111: 하부 기판 112: 상부 기판
120: 게이트 구동부 130: 소스 드라이브 IC
140: 연성필름 150: 회로보드
160: 타이밍 컨트롤러 210: 박막 트랜지스터
211: 액티브층 212: 게이트전극
213: 소스전극 214: 드레인전극
220: 게이트 절연막 230: 층간 절연막
240: 보호막 250: 평탄화막

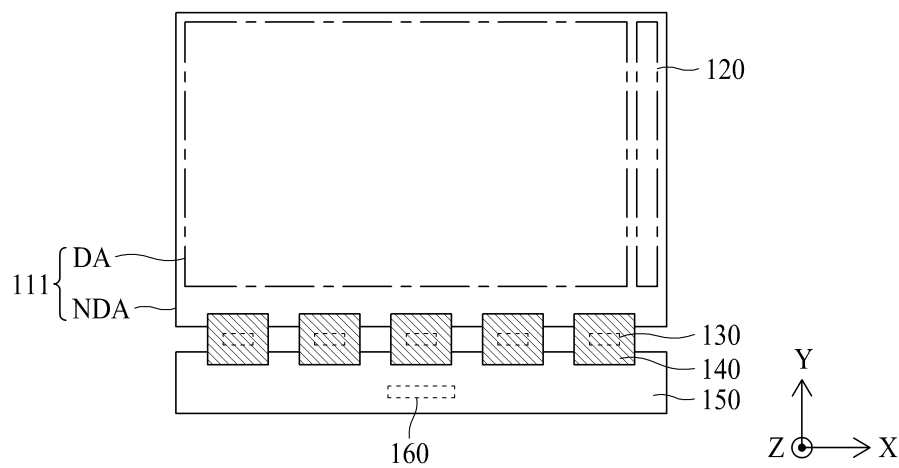
260: 유기발광소자 261: 제1 전극
 262: 유기발광층 263: 제2 전극
 270: बैं크 280: 봉지막
 294: 블랙 매트릭스 300: 오버코트층
 310: 접착층 CF1: 제1 컬러필터
 CF2: 제2 컬러필터 CF3: 제3 컬러필터

도면

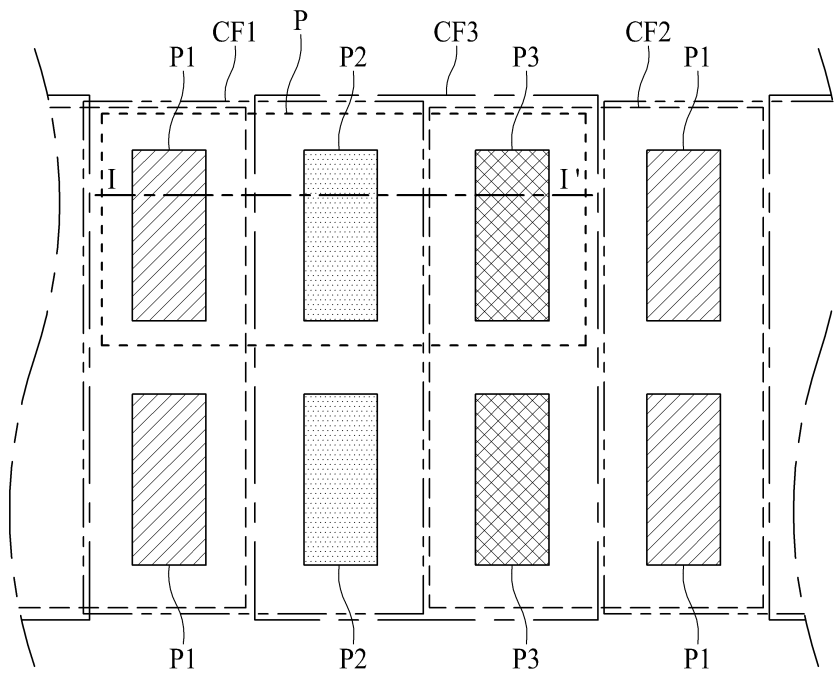
도면1



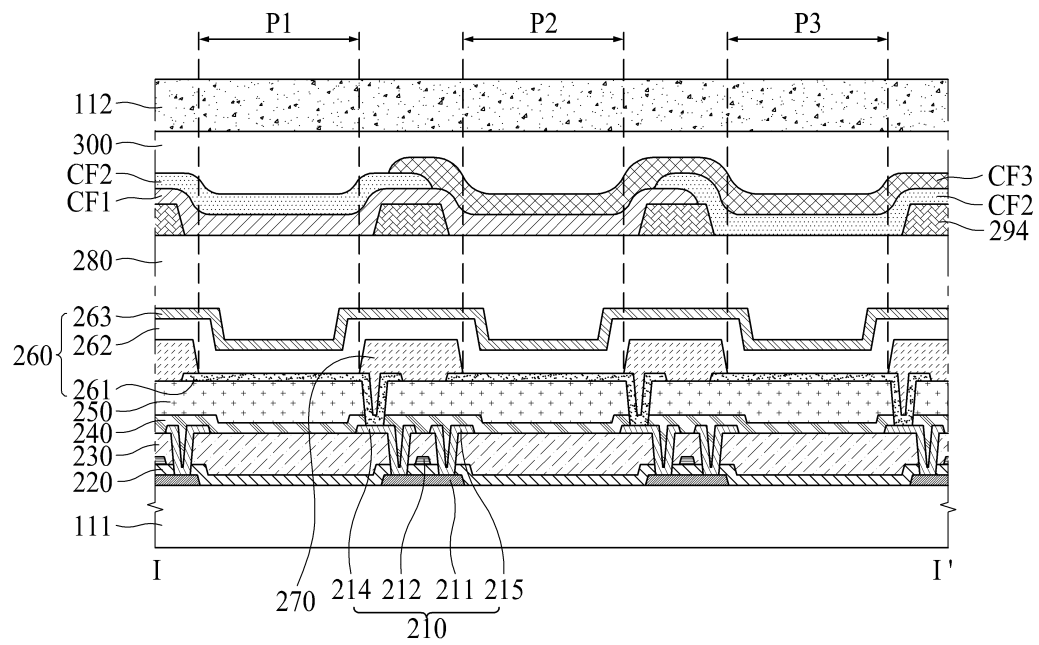
도면2



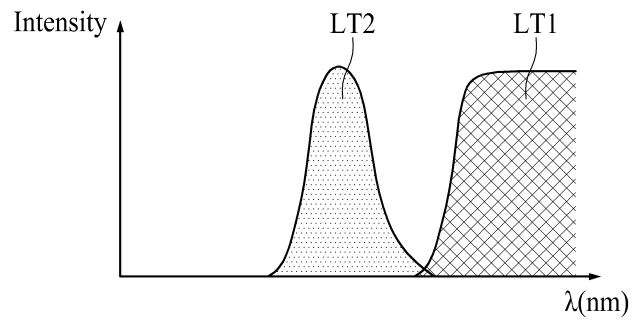
도면3



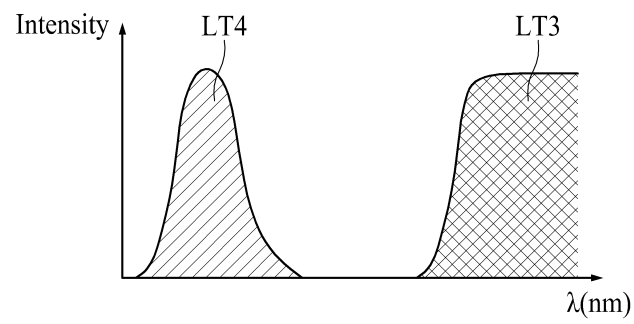
도면4



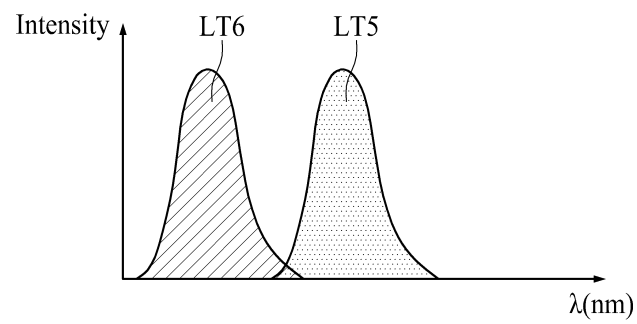
도면5a



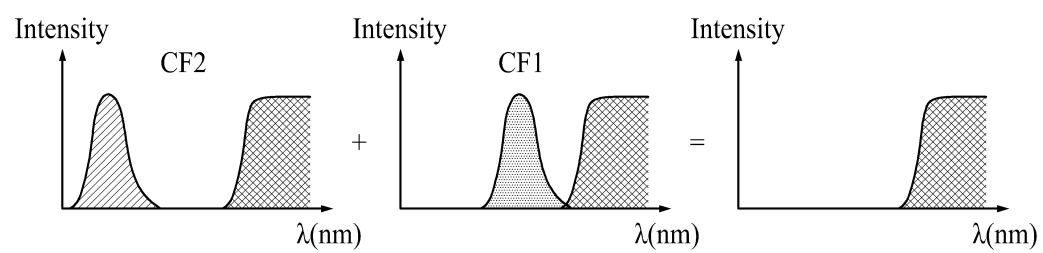
도면5b



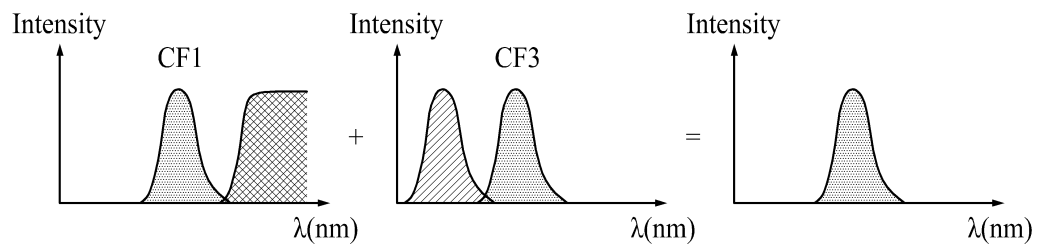
도면5c



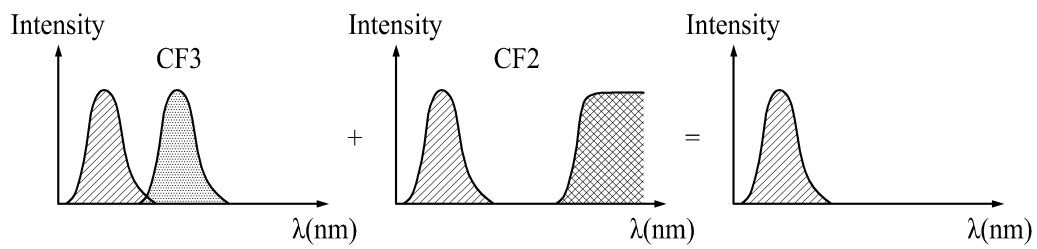
도면6a



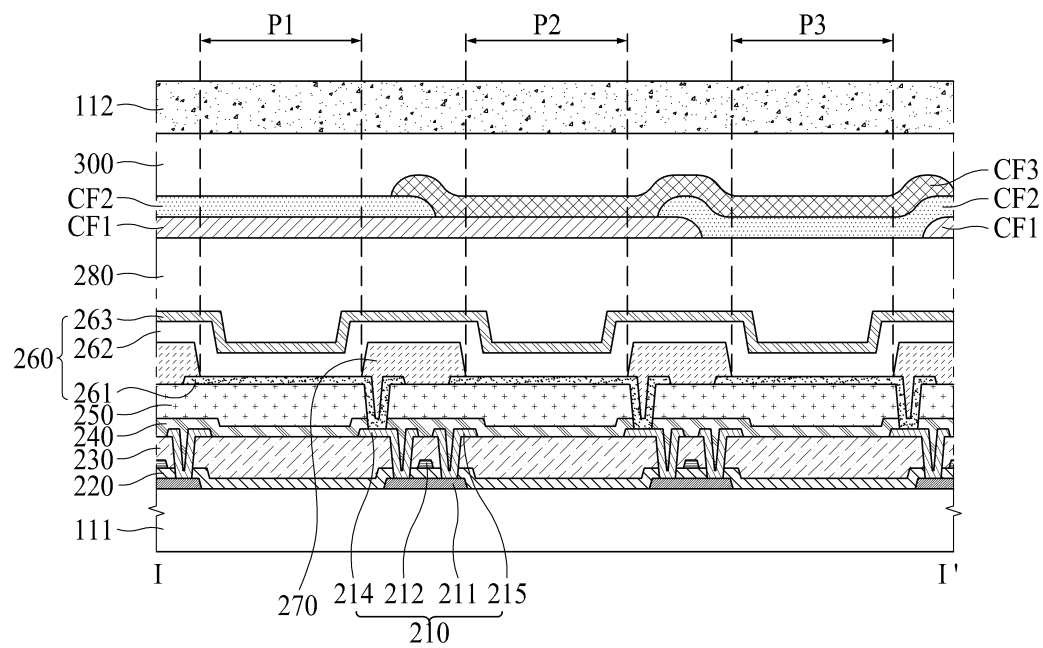
도면 6b



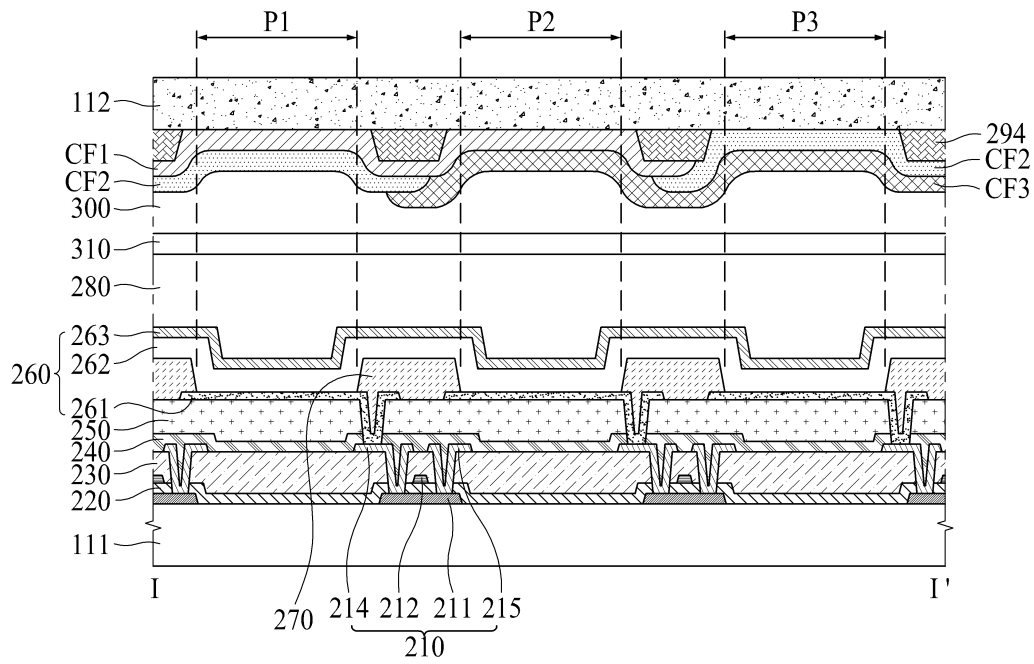
도면6c



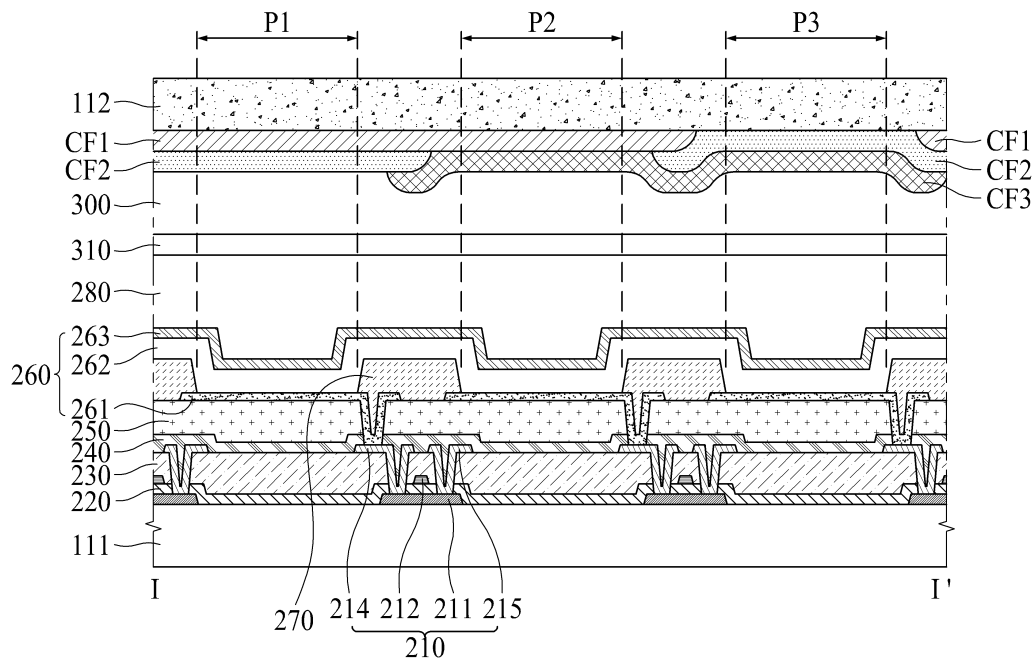
도면7



도면8



도면9



专利名称(译)	显示设备		
公开(公告)号	KR1020180073194A	公开(公告)日	2018-07-02
申请号	KR1020160176785	申请日	2016-12-22
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	LG显示器有限公司		
当前申请(专利权)人(译)	LG显示器有限公司		
[标]发明人	JONGSUNG KIM 김종성 HO JIN KIM 김호진 SEUNGMIN BAIK 백승민		
发明人	김종성 김호진 백승민		
IPC分类号	H01L27/32 H01L51/52		
CPC分类号	H01L27/322 H01L27/3211 H01L51/5284 H01L27/3246 H01L27/3262 H01L51/5253 H01L51/5246 H01L27/3244 H01L2251/5315		
外部链接	Espacenet		

摘要(译)

显示装置技术领域本发明涉及防止滤色器脱落的问题或被咬伤的显示装置。根据本发明优选实施例的显示装置包括：第一至第三像素，第一滤色器，其被布置为在第一和第二像素中重叠；以及第一，第二滤色器，被布置为在第三像素中重叠。像素和第三滤色器被布置成在第二和第三像素中重叠。

