



(19) 대한민국특허청(KR)
(12) 등록특허공보(B1)

(45) 공고일자 2007년12월12일
(11) 등록번호 10-0784707
(24) 등록일자 2007년12월05일

(51) Int. Cl.

H05B 33/10 (2006.01)

(21) 출원번호 10-2006-0081923

(22) 출원일자 2006년08월28일

심사청구일자 2006년08월28일

(65) 공개번호 10-2007-0050797

(43) 공개일자 2007년05월16일

(56) 선행기술조사문헌

KR1020040005455 A

(73) 특허권자

주식회사 대우일렉트로닉스

서울특별시 마포구 아현동 686

(72) 발명자

한중영

경기 광명시 철산1동 우성아파트 107동 808호

(74) 대리인

특허법인아주

전체 청구항 수 : 총 10 항

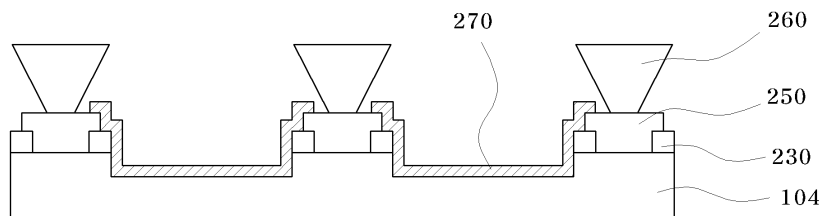
심사관 : 최창락

(54) 오엘이디 디스플레이 패널의 제조방법

(57) 요약

상부전극용 배선의 폭을 증가시킴으로써 상부전극용 배선의 저항을 감소시켜 전압강하를 줄일 수 있도록 한 오엘이디 디스플레이 패널의 제조방법이 제공된다. 본 발명에 의한 오엘이디 디스플레이 패널의 제조방법은, 발광영역과 비발광영역을 포함하는 기관, 기관의 발광영역 상에 서로 수직 교차하는 방향으로 형성되어 화소 영역을 정의하는 상부전극층 및 하부전극층, 그리고 기관의 비발광영역 상에 각각 상부전극층 및 하부전극층과 연결되도록 형성되는 상부전극용 배선 및 하부전극용 배선을 포함하는 오엘이디 디스플레이 패널의 제조방법에 있어서, 기관의 비발광영역 상에 복수개의 투명전극층을 두 개씩 인접하도록 형성하는 단계; 인접하는 두 개의 투명전도층 및 인접하는 두 개의 투명전도층 사이의 기관 상에 포토레지스트를 도포하는 단계; 포토레지스트가 도포되지 않은 기관을 패터닝한 후 포토레지스트를 제거하는 단계; 인접하는 두 개의 투명전극층 및 인접하는 두 개의 투명전극층 사이의 기관 상에 절연막을 형성하는 단계; 절연막 상에 역테이퍼 형상의 격벽을 형성하는 단계; 및 격벽 사이의 기관 상에 상부전극용 배선을 형성하는 단계를 포함한다.

대표도 - 도2h



특허청구의 범위

청구항 1

발광영역과 비발광영역을 포함하는 기관, 상기 기관의 발광영역 상에 서로 수직 교차하는 방향으로 형성되어 화소 영역을 정의하는 상부전극층 및 하부전극층, 그리고 상기 기관의 비발광영역 상에 각각 상기 상부전극층 및 하부전극층과 연결되도록 형성되는 상부전극용 배선 및 하부전극용 배선을 포함하는 오엘이디 디스플레이 패널의 제조방법에 있어서,

상기 기관의 비발광영역 상에 복수개의 투명전극층을 두 개씩 인접하도록 형성하는 단계;

상기 인접하는 두 개의 투명전극층 및 상기 인접하는 두 개의 투명전극층 사이의 기관 상에 포토레지스트를 도포하는 단계;

상기 포토레지스트가 도포되지 않은 기관을 패터닝한 후 상기 포토레지스트를 제거하는 단계;

상기 인접하는 두 개의 투명전극층 및 상기 인접하는 두 개의 투명전극층 사이의 기관 상에 절연막을 형성하는 단계;

상기 절연막 상에 역테이퍼 형상의 격벽을 형성하는 단계; 및

상기 격벽 사이의 기관 상에 상기 상부전극용 배선을 형성하는 단계를 포함하는 오엘이디 디스플레이 패널의 제조방법.

청구항 2

제1항에 있어서,

상기 기관을 패터닝하는 단계는 습식 식각 또는 건식 식각 방법에 의해 수행되는 것을 특징으로 하는 오엘이디 디스플레이 패널의 제조방법.

청구항 3

제1항에 있어서,

상기 포토레지스트를 제거하는 단계는 포토레지스트 스트리퍼에 의해 수행되는 것을 특징으로 하는 오엘이디 디스플레이 패널의 제조방법.

청구항 4

삭제

청구항 5

제1항에 있어서,

상기 상부전극용 배선은 알루미늄을 포함하는 것을 특징으로 하는 오엘이디 디스플레이 패널의 제조방법.

청구항 6

제1항에 있어서,

상기 상부전극용 배선은 그 양끝단이 상기 절연막에 접하도록 형성되는 것을 특징으로 하는 오엘이디 디스플레이 패널의 제조방법.

청구항 7

발광영역과 비발광영역을 포함하는 기관, 상기 기관의 발광영역 상에 서로 수직 교차하는 방향으로 형성되어 화소 영역을 정의하는 상부전극층 및 하부전극층, 그리고 상기 기관의 비발광영역 상에 각각 상기 상부전극층 및 하부전극층과 연결되도록 형성되는 상부전극용 배선 및 하부전극용 배선을 포함하는 오엘이디 디스플레이 패널의 제조방법에 있어서,

상기 기관의 비발광영역 상에 복수개의 투명전극층을 두 개씩 인접하도록 형성하는 단계;

상기 인접하는 두 개의 투명전극층, 상기 인접하는 두 개의 투명전극층 사이의 기관 및 상기 인접하지 않는 투명전극층 사이의 일부 영역 상에 포토레지스트를 도포하는 단계;

상기 포토레지스트가 도포되지 않은 상기 기관을 패터닝한 후 상기 포토레지스트를 제거하는 단계;

상기 인접하는 두 개의 투명전극층 및 상기 인접하는 두 개의 투명전극층 사이의 기관 상에 절연막을 형성하는 단계;

상기 절연막 상에 역테이퍼 형상의 격벽을 형성하는 단계; 및

상기 격벽 사이의 기관 상에 상기 상부전극용 배선을 형성하는 단계를 포함하는 오엘이디 디스플레이 패널의 제조방법.

청구항 8

제7항에 있어서,

상기 기관을 패터닝하는 단계는 습식 식각 또는 건식 식각 방법에 의해 수행되는 것을 특징으로 하는 오엘이디 디스플레이 패널의 제조방법.

청구항 9

제7항에 있어서,

상기 포토레지스트를 제거하는 단계는 포토레지스트 스트리퍼에 의해 수행되는 것을 특징으로 하는 오엘이디 디스플레이 패널의 제조방법.

청구항 10

삭제

청구항 11

제7항에 있어서,

상기 상부전극용 배선은 알루미늄을 포함하는 것을 특징으로 하는 오엘이디 디스플레이 패널의 제조방법.

청구항 12

제7항에 있어서,

상기 상부전극용 배선은 그 양끝단이 상기 절연막에 접하도록 형성되는 것을 특징으로 하는 오엘이디 디스플레이 패널의 제조방법.

명세서

발명의 상세한 설명

발명의 목적

발명이 속하는 기술 및 그 분야의 종래기술

<11> 본 발명은 오엘이디 디스플레이 패널에 관한 것으로서, 보다 상세하게는 상부전극용 배선의 폭을 증가시킴으로써 상부전극용 배선의 저항을 감소시켜 전압강하를 줄일 수 있도록 한 오엘이디 디스플레이 패널의 제조방법에 관한 것이다.

<12> 일반적으로, 오엘이디(OLED: Organic Light Emitting Diode)는 낮은 전압에서 구동이 가능하고 박형화, 광시야각, 빠른 응답속도 등 LCD에서 문제로 지적되고 있는 결점을 해소할 수 있으며, 다른 디스플레이 소자에 비해 중형 이하에서는 TFT-LCD와 동등하거나 그 이상의 화질을 가질 수 있다는 점과 제조 공정이 단순하여 향후 가격 경쟁에서 유리하다는 등의 장점을 가진 차세대 디스플레이로 주목받고 있다.

- <13> 이러한 오엘이디는 투명 유리 기판 상에 양전극으로서 ITO 투명 전극 패턴이 형성되어 있는 형태를 가진 하판과 기판 상에 음전극으로서 금속 전극이 형성되어 있는 상판 사이의 공간에 유기 발광성 소재가 형성되어, 투명 전극과 금속 전극 사이에 소정의 전압이 인가될 때 유기 발광성 소재에 전류가 흐르면서 빛을 발광하는 성질을 이용하는 디스플레이 장치이다.
- <14> 그런데, 이와 같은 오엘이디를 이용한 종래의 오엘이디 디스플레이 패널에 있어서, 음전극과 연결되는 배선의 폭은 설계상의 한계로 인해 정해진 일정 폭 내에서 형성된다. 따라서, 배선의 저항값이 높아지게 되어(약 10 ~ 50 ohm 이상) 전압강하가 증가하는 문제점이 있다.
- <15> 따라서, 배선의 저항값을 감소시켜 전압강하를 줄일 수 있는 오엘이디 디스플레이 패널의 제조방법이 요구되고 있다.

발명이 이루고자 하는 기술적 과제

- <16> 본 발명이 이루고자 하는 기술적 과제는 상부전극용 배선의 폭을 증가시킴으로써 상부전극용 배선의 저항을 감소시켜 전압강하를 줄일 수 있도록 한 오엘이디 디스플레이 패널의 제조방법을 제공하는 데에 있다.
- <17> 본 발명이 이루고자 하는 기술적 과제들은 이상에서 언급한 기술적 과제들로 제한되지 않으며, 언급되지 않은 또 다른 기술적 과제들은 아래의 기재로부터 당업자에게 명확하게 이해될 수 있을 것이다.

발명의 구성 및 작용

- <18> 상기의 기술적 과제를 해결하기 위한 본 발명의 일 실시예에 따른 오엘이디 디스플레이 패널의 제조방법은, 발광영역과 비발광영역을 포함하는 기판, 상기 기판의 발광영역 상에 서로 수직 교차하는 방향으로 형성되어 화소 영역을 정의하는 상부전극층 및 하부전극층, 그리고 상기 기판의 비발광영역 상에 각각 상기 상부전극층 및 하부전극층과 연결되도록 형성되는 상부전극용 배선 및 하부전극용 배선을 포함하는 오엘이디 디스플레이 패널의 제조방법에 있어서, 상기 기판의 비발광영역 상에 복수개의 투명전극층을 두 개씩 인접하도록 형성하는 단계; 상기 인접하는 두 개의 투명전도층 및 상기 인접하는 두 개의 투명전도층 사이의 기판 상에 포토레지스트를 도포하는 단계; 상기 포토레지스트가 도포되지 않은 기판을 패터닝한 후 상기 포토레지스트를 제거하는 단계; 상기 인접하는 두 개의 투명전극층 및 상기 인접하는 두 개의 투명전극층 사이의 기판 상에 절연막을 형성하는 단계; 상기 절연막 상에 역테이퍼 형상의 격벽을 형성하는 단계; 및 상기 격벽 사이의 상기 기판 상에 상기 상부전극용 배선을 형성하는 단계를 포함한다.
- <19> 본 발명의 실시예에 있어서, 상기 기판을 패터닝하는 단계는 습식 식각 또는 건식 식각 방법에 의해 수행되는 것이 바람직하다.
- <20> 상기 포토레지스트를 제거하는 단계는 포토레지스트 스트리퍼에 의해 수행되는 것이 바람직하다.
- <21> 상기 절연막과 격벽은 IR 포토레지스트를 이용하여 동시에 형성되는 것이 바람직하다.
- <22> 상기 상부전극용 배선은 알루미늄을 포함하는 것이 바람직하다.
- <23> 상기 상부전극용 배선은 그 양끝단이 상기 절연막에 접하도록 형성되는 것이 바람직하다.
- <24> 상기의 기술적 과제를 해결하기 위한 본 발명의 다른 실시예에 따른 오엘이디 디스플레이 패널의 제조방법은, 발광영역과 비발광영역을 포함하는 기판, 상기 기판의 발광영역 상에 서로 수직 교차하는 방향으로 형성되어 화소 영역을 정의하는 상부전극층 및 하부전극층, 그리고 상기 기판의 비발광영역 상에 각각 상기 상부전극층 및 하부전극층과 연결되도록 형성되는 상부전극용 배선 및 하부전극용 배선을 포함하는 오엘이디 디스플레이 패널의 제조방법에 있어서, 상기 기판의 비발광영역 상에 복수개의 투명전극층을 두 개씩 인접하도록 형성하는 단계; 상기 인접하는 두 개의 투명전도층, 상기 인접하는 두 개의 투명전도층 사이의 기판 및 상기 인접하지 않는 투명전도층 사이의 일부 영역 상에 포토레지스트를 도포하는 단계; 상기 포토레지스트가 도포되지 않은 상기 기판을 패터닝한 후 상기 포토레지스트를 제거하는 단계; 상기 인접하는 두 개의 투명전극층 및 상기 인접하는 두 개의 투명전극층 사이의 기판 상에 절연막을 형성하는 단계; 상기 절연막 상에 역테이퍼 형상의 격벽을 형성하는 단계; 및 상기 격벽 사이의 상기 기판 상에 상기 상부전극용 배선을 형성하는 단계를 포함한다.
- <25> 본 발명의 다른 실시예에 있어서, 상기 기판을 패터닝하는 단계는 습식 식각 또는 건식 식각 방법에 의해 수행되는 것이 바람직하다.

- <26> 상기 포토레지스트를 제거하는 단계는 포토레지스트 스트리퍼에 의해 수행되는 것이 바람직하다.
- <27> 상기 절연막과 격벽은 IR 포토레지스트를 이용하여 동시에 형성되는 것이 바람직하다.
- <28> 상기 상부전극용 배선은 알루미늄을 포함하는 것이 바람직하다.
- <29> 상기 상부전극용 배선은 그 양끝단이 상기 절연막에 접하도록 형성되는 것이 바람직하다.
- <30> 기타 실시예들의 구체적인 사항들은 상세한 설명 및 첨부 도면들에 포함되어 있다.
- <31> 본 발명의 이점 및 특징, 그리고 그것들을 달성하는 방법은 첨부되는 도면과 함께 상세하게 후술되어 있는 실시예들을 참조하면 명확해질 것이다. 그러나, 본 발명은 이하에서 개시되는 실시예들에 한정되는 것이 아니라 서로 다른 다양한 형태로 구현될 것이며, 단지 본 실시예들은 본 발명의 개시가 완전하도록 하며, 본 발명이 속하는 기술분야에서 통상의 지식을 가진 자에게 발명의 범주를 완전하게 알려주기 위해 제공되는 것이며, 본 발명은 청구항의 범주에 의해 정의될 뿐이다. 명세서 전체에 걸쳐 동일 참조 부호는 동일 구성요소를 지칭한다.
- <32> 또한, 도면에서 층과 막 또는 영역들의 크기 두께는 명세서의 명확성을 위하여 과장되어 기술된 것이며, 어떤 막 또는 층이 다른 막 또는 층의 "상에" 형성된다라고 기재된 경우, 상기 어떤 막 또는 층이 상기 다른 막 또는 층의 위에 직접 존재할 수도 있고, 그 사이에 제3의 다른 막 또는 층이 개재될 수도 있다.
- <33> 도 1은 본 발명의 실시예에 따른 오엘이디 디스플레이 패널을 도시한 도면이다.
- <34> 도 1을 참조하면, 본 발명의 실시예에 따른 오엘이디 디스플레이 패널은 기판(100), 하부전극층(110), 상부전극층(120), 하부전극용 배선(130), 상부전극용 배선(140)을 포함한다.
- <35> 기판(100)은 본 발명의 실시예에 따른 오엘이디 디스플레이 패널을 형성하기 위한 베이스 층으로서, 하부전극층(110), 상부전극층(120) 및 오엘이디 소자(미도시)가 형성되어 빛을 발광하는 발광영역(102)과, 하부전극용 배선(130) 및 상부전극용 배선(140)이 형성되는 비발광영역(104)을 포함한다.
- <36> 이러한 기판(100)은 주로 유리 기판과 같은 투명한 절연기판을 이용하여 형성한다. 하지만, 투명성이 뛰어난 플라스틱을 이용하여 형성할 수도 있다.
- <37> 하부전극층(110)은 기판(100) 상에 일 방향으로 길게 뻗는 스트라이프 형상의 패턴층으로서, 애노드 전극으로 사용된다. 이러한 하부전극층(110)은 인듐 주석 산화물(Indium Tin Oxide: 이하 ITO) 또는 인듐 아연 산화물(Indium Zinc Oxide: 이하 IZO)과 같은 투명도전성 물질을 이용하여 형성할 수 있다.
- <38> 상부전극층(120)은 하부전극층(110)이 형성된 기판(100) 상에 하부전극층(110)과 수직 교차하는 방향으로 형성된다. 이러한 상부전극층(120)은 알루미늄(Al)과 같은 전극형성용 금속물질을 이용하여 형성할 수 있다.
- <39> 하부전극층 배선(130)은 하부전극층(110)과 전기적으로 연결되며, 하부전극층(110)과 마찬가지로 ITO 또는 IZO와 같은 투명도전성 물질을 이용하여 형성할 수 있다. 이러한 하부전극층 배선(130)은 외부회로로부터 전기적 신호를 인가받아 하부전극층(110)에 공급하는 역할을 한다. 한편, 하부전극층 배선(130)은 하부전극층(110) 형성 시 동시에 형성할 수 있다.
- <40> 상부전극용 배선(140)은 상부전극층(120)과 전기적으로 연결되어 외부회로로부터 인가받은 전기적 신호를 상부전극층(120)에 공급하는 역할을 한다. 이러한 상부전극용 배선(140)은 상부전극층(120)과 마찬가지로 알루미늄(Al)과 같은 전극형성용 금속물질을 이용하여 형성할 수 있다. 한편, 상부전극용 배선(140)은 상부전극층(120) 형성 시 동시에 형성할 수 있으며, 또한 상부전극층(120)을 형성하기 이전에 미리 형성할 수도 있다.
- <41> 이하에서는 본 발명의 실시예에 따른 오엘이디 디스플레이 패널의 제조방법을 설명하기로 한다.
- <42> 다만, 본 발명의 실시예에서는, 기판의 비발광영역에 형성되는 상부전극용 배선을 제외한 나머지 부분의 제조방법이 기존과 동일하므로, 동일한 부분에 대한 설명은 생략하기로 한다. 즉, 도 1의 I-I' 부분의 형성 방법만을 설명하기로 한다.
- <43> 도 2a 내지 도 2f는 본 발명의 일 실시예에 따른 오엘이디 디스플레이 패널의 제조방법을 설명하기 위한 도시한 제조공정도들로서, 구체적으로는 상부전극용 배선의 제조방법을 설명하기 위한 도면들이다.
- <44> 먼저, 도 2a 내지 도 2c를 참조하면, 본 발명의 일 실시예에 따른 오엘이디 디스플레이 패널을 제조하기 위해서는 우선, 기판의 비발광영역(104) 상에 복수개의 투명전극층(230)을 형성하되, 투명전극층(230)이 두 개씩 인접하도록 형성한다. 이때, 투명전극층(230)은 ITO 또는 IZO와 같은 투명전도성 물질을 이용하여 형성할 수 있다.

- <45> 보다 구체적으로 설명하면, 기관의 비발광영역(104) 상에 투명 ITO 또는 IZO와 같은 투명전도성 물질(210)을 증착한 후, 복수개의 투명전극층(230)을 형성하고자 하는 부분과 대응하는 위치에 포토레지스트(Photo Resist: 이하 PR)(220)를 도포한다. 이후에, PR(220)이 도포되지 않은 부분을 식각하여 복수개의 투명전극층(230)을 두 개씩 인접하도록 형성한다.
- <46> 이러한 투명전극층(230)은 기관과 이후에 형성되는 절연막 간의 필링(Peeling)을 방지하기 위하여 형성된다. 즉, 투명전극층(230) 없이 기관 상에 절연막을 형성할 경우, 절연막이 기관에서 벗겨지게 되므로, 기관과 절연막 사이에 투명전극층(230)을 형성함으로써, 기관과 절연막 간의 필링 현상을 방지할 수 있게 된다.
- <47> 한편, 상기와 같이 투명전극층(230)을 두 개씩 인접하도록 형성하는 것은 이후에 형성되는 상부전극용 배선 간에 쇼트가 발생하는 것을 방지하기 위함이다.
- <48> 다음에, 도 2d 내지 도 2f를 참조하면, 인접한 두 개의 투명전극층(230) 및 인접한 두 개의 투명전극층(230) 사이의 비발광영역(104)의 기관 상에 PR(240)을 도포한 후, 습식 식각(Wet Etching) 또는 건식 식각(Dry Etching) 방법을 이용하여 PR(240)이 도포되지 않은 비발광영역(104)의 기관을 패터닝한다. 그리고, PR 스트리퍼(Stripper)를 이용하여 도포된 PR(240)을 제거한다.
- <49> 다음에, 도 2g를 참조하면, 인접하는 두 개의 투명전극층(230) 및 인접하는 두 개의 투명전극층(230) 사이의 비발광영역(104)의 기관 상에 절연막(250)을 형성하고, 그 위에 역테이퍼 형상의 격벽(260)을 형성한다.
- <50> 다음에, 도 2h를 참조하면, 인접하지 않는 투명전극층(230) 사이의 패터닝된 비발광영역(104)의 기관 상에 상부전극용 배선(270)을 형성하되, 상부전극용 배선(270)의 양끝단이 절연막(250)에 접하도록 형성한다. 여기서, 상부전극용 배선(270)은 도 1의 상부전극용 배선(140)과 동일한 것으로 이해될 수 있다.
- <51> 이로써, 상부전극용 배선(270)의 폭은 기존에 비해 증가하게 되고, 이에 따라 배선의 저항이 감소하게 되어 전압강하를 줄일 수 있다. 또한, 전압강하의 감소로 인해 오엘이디 디스플레이 패널의 휘도를 개선할 수 있으며, 나아가 전력 소모를 최소화할 수 있다.
- <52> 상부전극용 배선(270)은 알루미늄과 같은 전극형성용 금속물질을 이용하여 형성할 수 있다.
- <53> 이하에서는 본 발명의 다른 실시예에 따른 오엘이디 디스플레이 패널의 제조방법을 설명하기로 한다.
- <54> 도 3a 내지 도 3h는 본 발명의 다른 실시예에 따른 오엘이디 디스플레이 패널의 제조방법을 설명하기 위해 도시한 제조공정도들로서, 구체적으로는 상부전극용 배선의 제조방법을 설명하기 위한 도면들이다.
- <55> 먼저, 도 3a 내지 도 3c를 참조하면, 본 발명의 다른 실시예에 따른 오엘이디 디스플레이 패널을 제조하기 위해서는 우선, 기관의 비발광영역(104) 상에 복수개의 투명전극층(330)을 형성하되, 투명전극층(330)이 두 개씩 인접하도록 형성한다. 이때, 투명전극층(330)은 ITO 또는 IZO와 같은 투명전도성 물질을 이용하여 형성할 수 있다.
- <56> 보다 구체적으로 설명하면, 기관의 비발광영역(104) 상에 투명 ITO 또는 IZO와 같은 투명전도성 물질(310)을 증착한 후, 복수개의 투명전극층(330)을 형성하고자 하는 부분과 대응하는 위치에 PR(320)을 도포한다. 이후에, PR(320)이 도포되지 않은 부분을 식각하여 복수개의 투명전극층(330)을 두 개씩 인접하도록 형성한다.
- <57> 이러한 투명전극층(330)은 기관과 이후에 형성되는 절연막 간의 필링(Peeling)을 방지하기 위하여 형성된다. 즉, 투명전극층(330) 없이 기관 상에 절연막을 형성할 경우, 절연막이 기관에서 벗겨지게 되므로, 기관과 절연막 사이에 투명전극층(330)을 형성함으로써, 기관과 절연막 간의 필링 현상을 방지할 수 있게 된다.
- <58> 한편, 상기와 같이 투명전극층(330)을 두 개씩 인접하도록 형성하는 것은, 즉 투명전극층(330)을 이격되게 형성하는 것은 이후에 형성되는 상부전극용 배선 간에 쇼트가 발생하는 것을 방지하기 위함이다.
- <59> 다음에, 도 3d 내지 도 3f를 참조하면, 인접한 두 개의 투명전극층(330), 인접한 두 개의 투명전극층(330) 사이의 비발광영역(104)의 기관 및 인접하지 않는 투명전도층(330) 사이의 일부 영역 상에 PR(340)을 도포한 후, 습식 식각(Wet Etching) 또는 건식 식각(Dry Etching) 방법을 이용하여 PR이 도포되지 않은 비발광영역(104)의 기관을 패터닝한다. 그리고, PR 스트리퍼(Stripper)를 이용하여 도포된 PR(340)을 제거한다.
- <60> 다음에, 도 3g를 참조하면, 인접하는 두 개의 투명전극층(330) 및 인접하는 두 개의 투명전극층(330) 사이의 비발광영역(104)의 기관 상에 절연막(350)을 형성하고, 그 위에 역테이퍼 형상의 격벽(360)을 형성한다.
- <61> 다음에, 도 3h를 참조하면, 인접하지 않는 투명전극층(330) 사이의 패터닝된 비발광영역(104)의 기관 상에 상부

전극용 배선(370)을 형성하되, 상부전극용 배선(370)의 양끝단이 절연막(350)에 접하도록 형성한다. 여기서, 상부전극용 배선(370)은 도 1의 상부전극용 배선(140)과 동일한 것으로 이해될 수 있다.

<62> 이로써, 상부전극용 배선(370)의 폭은 기존에 비해 증가하게 되고, 이에 따라 배선의 저항이 감소하게 되어 전압강하를 줄일 수 있다. 또한, 전압강하의 감소로 인해 오엘이디 디스플레이 패널의 휘도를 개선할 수 있으며, 나아가 전력 소모를 최소화할 수 있다.

<63> 상부전극용 배선(370)은 알루미늄과 같은 전극형성용 금속물질을 이용하여 형성할 수 있다.

<64> 이상 첨부된 도면 및 표를 참조하여 본 발명의 실시예들을 설명하였으나, 본 발명은 상기 실시예들에 한정되는 것이 아니라 서로 다른 다양한 형태로 제조될 수 있으며, 본 발명이 속하는 기술분야에서 통상의 지식을 가진 자는 본 발명의 기술적 사상이나 필수적인 특징을 변경하지 않고서 다른 구체적인 형태로 실시될 수 있다는 것을 이해할 수 있을 것이다. 그러므로 이상에서 기술한 실시예들은 모든 면에서 예시적인 것이며 한정적이 아닌 것으로 이해해야만 한다.

발명의 효과

<65> 본 발명의 실시예에 따른 오엘이디 디스플레이 패널의 제조방법에 의하면, 상부전극용 배선의 폭을 증가시킴으로써 상부전극용 배선의 저항을 감소시켜 전압강하를 줄일 수 있다. 이에 따라, 패널의 휘도를 개선할 수 있으며, 나아가 전력 소모를 최소화할 수 있다.

도면의 간단한 설명

<1> 도 1은 본 발명의 실시예에 따른 오엘이디 디스플레이 패널을 도시한 도면이다.

<2> 도 2a 내지 도 2h는 본 발명의 일 실시예에 따른 오엘이디 디스플레이 패널의 제조방법을 설명하기 위해 도시한 제조공정도들이다.

<3> 도 3a 내지 도 3h는 본 발명의 다른 실시예에 따른 오엘이디 디스플레이 패널의 제조방법을 설명하기 위해 도시한 제조공정도들이다.

<4> <도면의 주요 부분에 대한 부호의 설명>

<5> 100: 기관 102: 발광영역

<6> 104: 비발광영역 110: 하부전극층

<7> 120: 상부전극층 130: 하부전극용 배선

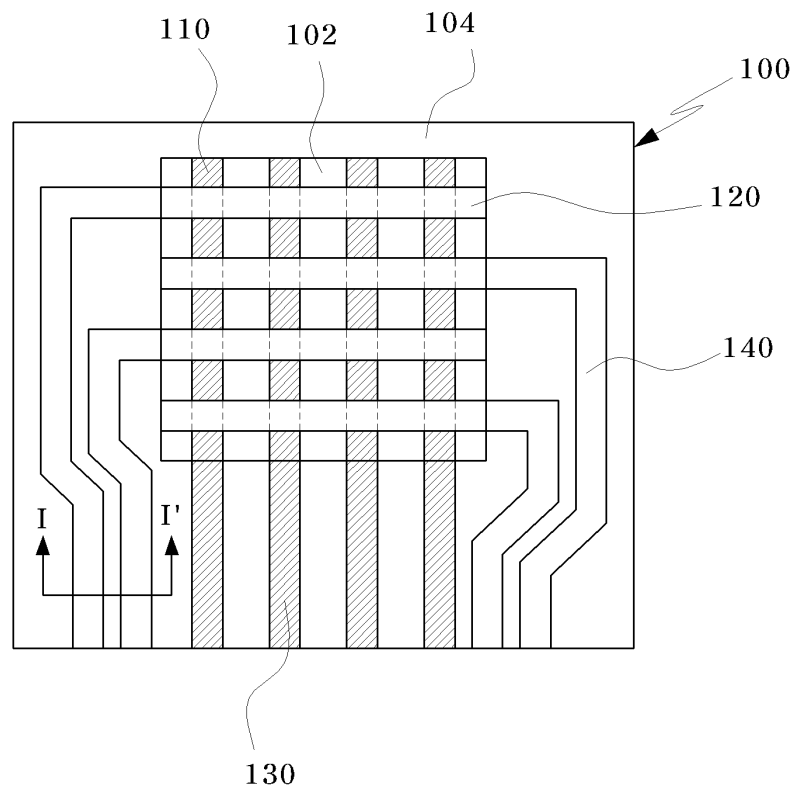
<8> 140, 270, 370: 상부전극용 배선 210, 310: 투명전도성 물질

<9> 220, 240, 320, 340: 포토레지스트 230, 330: 투명전극층

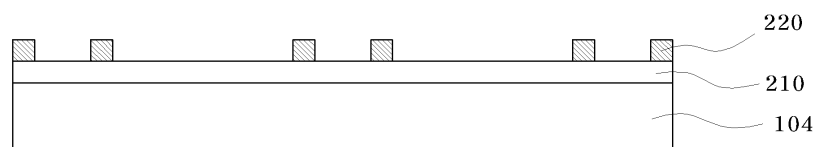
<10> 250, 350: 절연막 260, 360: 격벽

도면

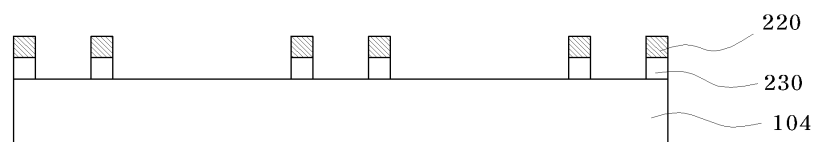
도면1



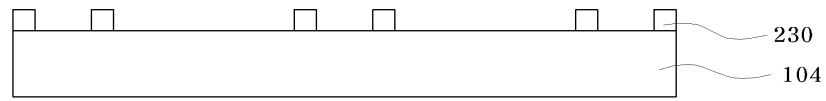
도면2a



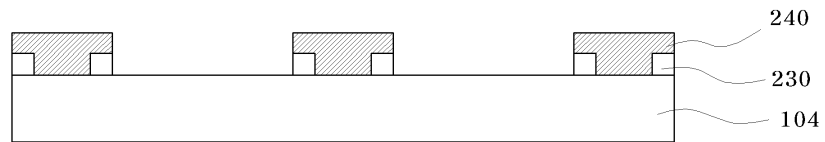
도면2b



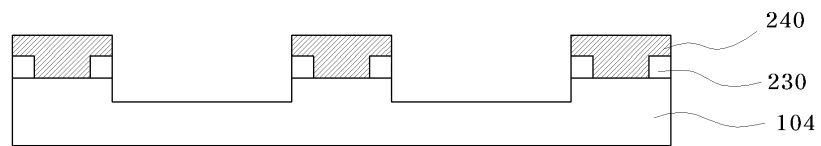
도면2c



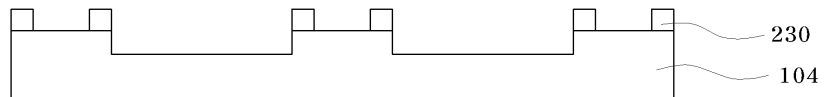
도면2d



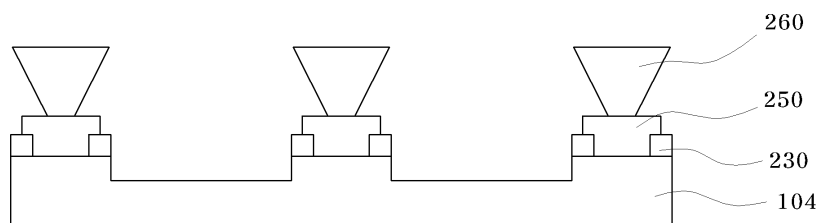
도면2e



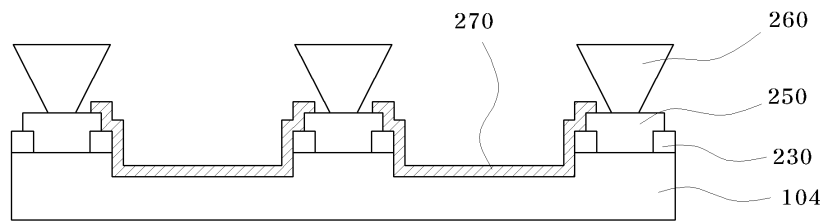
도면2f



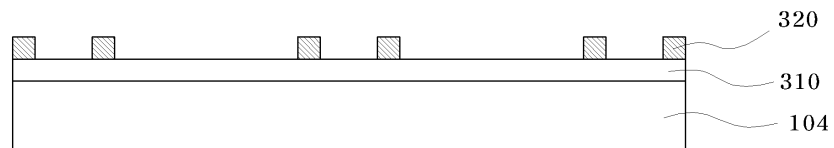
도면2g



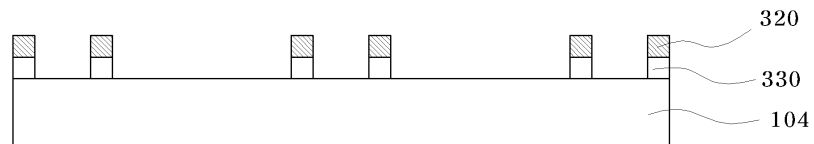
도면2h



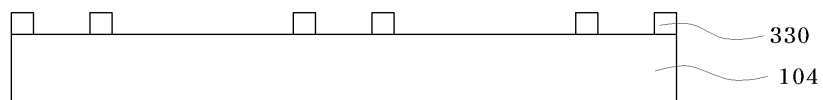
도면3a



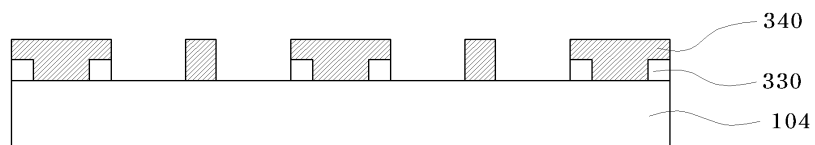
도면3b



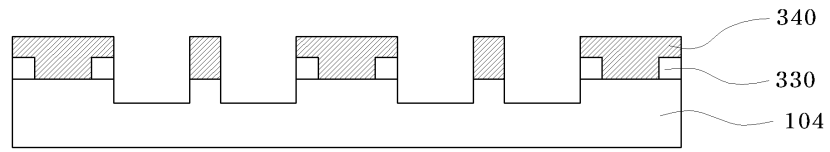
도면3c



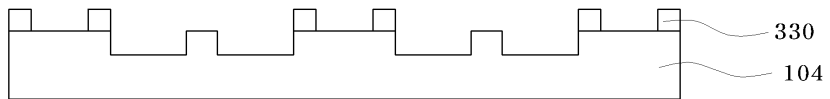
도면3d



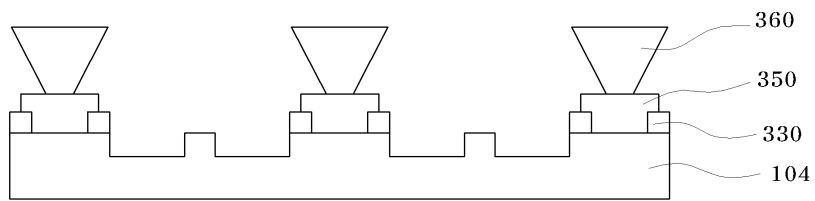
도면3e



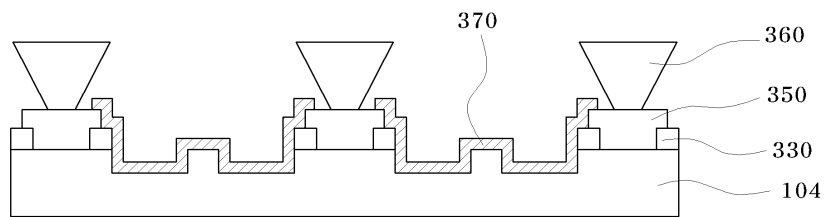
도면3f



도면3g



도면3h



专利名称(译)	OLED显示屏的制造方法		
公开(公告)号	KR100784707B1	公开(公告)日	2007-12-12
申请号	KR1020060081923	申请日	2006-08-28
[标]申请(专利权)人(译)	大宇电子株式会社		
申请(专利权)人(译)	东方大宇电子有限公司		
当前申请(专利权)人(译)	东方大宇电子有限公司		
[标]发明人	HAN CHONG YOUNG		
发明人	HAN CHONG YOUNG		
IPC分类号	H05B33/10		
CPC分类号	H01L27/3288 H01L51/5206 H01L51/56 H01L2251/105		
其他公开文献	KR1020070050797A		
外部链接	Espacenet		

摘要(译)

上部电极的制造方法，由5个LED显示，以增加布线的宽度，以减小布线的电阻为上部电极，以减少的电压降对于设置在面板上。根据本发明的五个LED显示面板的制造方法中，在衬底的顶部，形成在基板的发光区域中沿垂直于和彼此交叉以限定包括发光区域和非发光区域的电极层的像素区域并且下电极互连和上电极互连形成成为连接到基板的非发光区域上的上电极层和下电极层，该方法包括以下步骤：在透明电极层上形成彼此相邻的多个透明电极层；在两个相邻的透明导电层之间和两个相邻的透明导电层之间在基板上涂敷光致抗蚀剂；在图案化未施加光致抗蚀剂的基板之后去除光致抗蚀剂；在两个相邻的透明电极层和两个相邻的透明电极层之间的基板上形成绝缘膜；在绝缘膜上形成反锥形阻挡肋；并且在障肋之间的基板上形成上电极布线它包括。

