



(19) 대한민국특허청(KR)  
 (12) 등록특허공보(B1)

(45) 공고일자 2008년01월22일  
 (11) 등록번호 10-0796619  
 (24) 등록일자 2008년01월15일

(51) Int. Cl.

*H05B 33/02* (2006.01)

(21) 출원번호 10-2007-0002108  
 (22) 출원일자 2007년01월08일  
 심사청구일자 2007년01월08일

(56) 선행기술조사문헌

KR1019960024609 A  
 KR1020040017707 A  
 KR1020070001583 A  
 KR1020060094324 A

전체 청구항 수 : 총 4 항

(73) 특허권자

삼성에스디아이 주식회사

경기 수원시 영통구 신동 575

(72) 발명자

이선율

경기 용인시 기흥구 공세동 삼성SDI중앙연구소  
 김성우

(74) 대리인

박상수

심사관 : 하정균

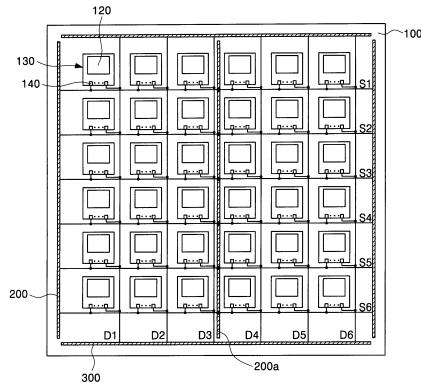
## (54) 유기 전계 발광 표시장치용 어레이 기판

## (57) 요 약

본 발명은 유기 전계 발광 표시장치용 어레이 기판에 관한 것으로, 기판; 상기 기판상에 형성되는 복수개의 유기 전계 발광 표시장치; 상기 기판상의 가장자리에 행 또는 열 방향으로 형성되는 제1배선; 상기 제1배선과 연결되며 상기 유기 전계 발광 표시장치에 연결되는 복수개의 제1보조배선; 상기 제1배선과 수직하며 기판상의 가장자리와 유기 전계 발광 표시장치 사이에 일정간격으로 형성되는 제2배선; 및 상기 제2배선과 연결되며 상기 유기 전계 발광 표시장치에 연결되는 복수개의 제2보조배선을 포함하는 유기 전계 발광 표시장치용 어레이 기판을 제공한다.

상기 기판상에 위치하는 복수개의 유기 전계 발광표시장치 사이에 일정간격으로 제2배선을 형성하고, 더욱 제1배선을 형성하여, 기판의 대면적화에 의해 발생하는 IR드롭(IR-drop) 및 RC딜레이(RC-delay)를 감소시키는 효과를 얻을 수 있다.

대표도 - 도2a



## 특허청구의 범위

### 청구항 1

기판;

상기 기판상에 형성되는 복수개의 유기 전계 발광 표시장치;

상기 기판상의 가장자리에 행 또는 열 방향으로 형성되는 제1배선;

상기 제1배선과 연결되며 상기 유기 전계 발광 표시장치에 연결되는 복수개의 제1보조배선;

상기 제1배선과 수직하며 기판상의 가장자리와 유기 전계 발광표시장치 사이에 일정간격으로 형성되는 제2배선;  
및

상기 제2배선과 연결되며 상기 유기 전계 발광 표시장치에 연결되는 복수개의 제2보조배선을 포함하는 유기 전계 발광 표시장치용 어레이 기판.

### 청구항 2

기판;

상기 기판상에 형성되는 복수개의 유기 전계 발광 표시장치;

상기 기판상의 가장자리와 유기 전계 발광표시장치 사이에 행 또는 열 방향으로 일정간격을 갖고 형성되는 제1배선;

상기 제1배선과 연결되며 상기 유기 전계 발광 표시장치에 연결되는 복수개의 제1보조배선;

상기 제1배선과 수직하며 기판상의 가장자리에 형성되는 제2배선; 및

상기 제2배선과 연결되며 상기 유기 전계 발광 표시장치에 연결되는 복수개의 제2보조배선을 포함하는 유기 전계 발광 표시장치용 어레이 기판.

### 청구항 3

제1항 또는 제2항에 있어서,

상기 제1배선 및 제2배선은 데이터 배선, 스캔배선, 제1전원 배선 또는 제2전원배선 중 어느 하나 또는 이들의 조합인 것을 특징으로 하는 유기 전계 발광 표시장치용 어레이 기판.

### 청구항 4

제1항에 있어서,

상기 제1배선은 유기 전계 발광표시장치 사이에 구비되며 일정간격으로 형성되는 것을 특징으로 하는 유기 전계 발광 표시장치용 어레이 기판.

## 명세서

### 발명의 상세한 설명

#### 발명의 목적

#### 발명이 속하는 기술 및 그 분야의 종래기술

<9> 본 발명은 유기 전계 발광 표시장치용 어레이 기판에 관한 것으로써, 보다 상세하게는 기판상에 위치되는 복수개의 유기 전계 발광표시장치에 전기적인 신호를 공급하는 제1배선 및 제2배선을 일정간격으로 형성하여 IR드롭 및 RC딜레이를 감소시키는 유기 전계 발광 표시장치용 어레이 기판에 관한 것이다.

<10> 최근에 핸드폰, 노트북, PDA와 같은 휴대용 디스플레이의 수요가 증가함에 따라 평판 표시 장치(Flat Panel Display Device)의 발전이 요구되고 있다. 특히, 상기 평판 표시 장치 중에서 유기 전계 발광소자를 이용한 유기 전계 발광표시장치의 개발이 활발해지고 있는데, 상기 유기 전계 발광소자는 스스로가 발광하는 자발광 소자

로써, 액정표시장치(LCD) 등에서 필요한 백라이트를 필요로하지 않기 때문에 박형화에 적합함과 동시에, 시야각 특성 및 고응답속도의 특성이 있다.

<11> 이러한, 유기 전계 발광소자는 IT0와 같은 일함수가 높은 투명전극인 양극과 일함수가 낮은 금속(Ca, Li, Al)을 사용한 음극판 사이에 유기 박막층이 있는 구조로 구성될 수 있으며, 상기 유기 전계 발광소자에 순방향의 전압을 인가하여 양극과 음극에서 각각 정공과 전자가 주입되고 주입된 상기 정공과 전자가 결합하여 엑시톤(Exciton)을 형성한다. 결국, 상기 엑시톤의 재결합에 의해 전기 발광현상을 야기하게 된다.

<12> 한편, 상기 유기 전계 발광표시장치는 모듈공정을 진행하기에 앞서 기판 상에 복수개의 유기 전계 발광 표시장치가 형성된 어레이 기판에서 구동검사를 할 수 있는데, 이러한 어레이 기판 상태에서의 검사공정은 기존의 셀(Cell) 단위 검사 또는 스틱(Stick) 단위 검사에 비해 검사공정을 위해서 요구되는 투자비용을 최소화할 수 있고 조기에 불량을 검출하여 제품의 비용에 직접적으로 영향을 미치는 자제비용, 직행률 등의 비용을 개선 할 수 있다.

<13> 상기 어레이 기판 검사를 하기 위해서는 기본적으로 외부에서 인가되는 전원 또는 구동신호를 포함하는 전기적인 신호의 IR드롭(IR-drop) 및 RC딜레이(RC-delay)를 보상해야 하는데, 각 유기 전계 발광표시장치에 보상이 되지 않은 상태의 구동조건으로 검사를 진행하면 검사의 신뢰성이 저하되어 안정적인 품질의 제품을 양산하기 어렵다.

<14> 도 1은 종래 기술에 의한 유기 전계 발광 표시장치용 어레이 기판의 간략한 평면도로 종래의 기술 설명을 위하여 유기 전계 발광표시장치 및 그에 따른 배선들을 유기 전계 발광표시장치가 가로\*세로 기준으로 6\*6개일 경우를 한정하여 도시하였다.

<15> 도 1을 참조하면, 유리 또는 플라스틱 재질의 절연 기판(100) 상에 화소영역(120)과 상기 화소영역(120)에 외부에서 인가되는 전원 또는 구동신호를 포함하는 전기적인 신호를 공급하기 위한 패드부(140)를 포함하는 유기 전계 발광표시장치(130)가 형성된다.

<16> 여기서, 상기 화소영역(120)은 자발광 소자인 복수개의 유기 전계 발광 다이오드와, 상기 유기 전계 발광 다이오드에 접속되는 하나이상의 박막 트랜지스터를 포함한다. 단, 상기 화소영역(120)의 구조는 능동형 유기전계발광 표시장치나 수동형 유기전계발광 표시장치에 있어서, 그 구조가 다양하게 변형되어 실시될 수 있다.

<17> 상기 기판(100)상에 위치하는 복수개의 유기 전계 발광표시장치(130)에 공급되는 전기적인 신호는 기판(100)의 가장자리부에 위치하며 행 방향으로 배열된 제1배선(300)에서 제1보조배선(D1 내지 D6)을 통하여 유기 전계 발광표시장치(130)의 패드부(140)에 공급된다. 또한, 기판(100)의 가장자리에 위치하며 상기 제1배선(300)에 수직하는 방향으로 배열된 제2배선(200)에서 제2보조배선(S1 내지 S6)을 통하여 유기 전계 발광표시장치(130)의 패드부(140)에 공급되어 유기 전계 발광표시장치(130)를 구동시킨다.

<18> 상기 제1배선(300) 및 제2배선(200)은 데이터 배선, 스캔배선, 제1전원 배선 또는 제2전원배선 중 어느 하나 또는 이들의 조합일 수 있는데, 보다 자세하게, 상기 데이터 배선, 스캔 배선, 제1전원 배선, 제2전원 배선은 각각 유기 전계 발광표시장치(130)의 데이터 구동부(미도시), 스캔 구동부(미도시), Vdd 전원라인(미도시), Vss 전원라인(미도시)에 구동신호 및 전원을 공급한다.

<19> 상기 제1배선(300) 및 제2배선(200)은 행과 열 방향의 각 6개의 유기 전계 발광표시장치(130)에 가장자리부터 전기적인 신호를 공급함으로써, 중앙부의 유기 전계 발광표시장치(130)에서는 IR드롭 및 RC딜레이를 야기시키고, 결국, 유기 전계 발광 표시장치용 어레이 기판의 구동테스트 신뢰성을 저하시키는 문제점을 갖고 있다.

### 발명이 이루고자 하는 기술적 과제

<20> 따라서, 상기와 같은 문제점을 해결하고자 본 발명은 기판의 유기 전계 발광표시장치 사이에 일정간격으로 배선을 형성하여 외부에서 인가되는 전기적인 신호의 IR드롭 및 RC딜레이를 감소시키는데 그 목적이 있다.

### 발명의 구성 및 작용

<21> 본 발명의 상기 목적은 기판; 상기 기판상에 형성되는 복수개의 유기 전계 발광 표시장치; 상기 기판상의 가장자리에 행 또는 열 방향으로 형성되는 제1배선; 상기 제1배선과 연결되며 상기 유기 전계 발광 표시장치에 연결되는 복수개의 제1보조배선; 상기 제1배선과 수직하며 기판상의 가장자리와 유기 전계 발광표시장치 사이에 일정간격으로 형성되는 제2배선; 및 상기 제2배선과 연결되며 상기 유기 전계 발광 표시장치에 연결되는 복수개의

제2보조배선을 포함하는 유기 전계 발광 표시장치용 어레이 기판에 의해 달성된다.

<22> 또한, 본 발명의 상기 목적은 기판; 상기 기판상에 형성되는 복수개의 유기 전계 발광 표시장치; 상기 기판상의 가장자리와 유기 전계 발광표시장치 사이에 행 또는 열 방향으로 일정간격을 갖고 형성되는 제1배선; 상기 제1배선과 연결되며 상기 유기 전계 발광 표시장치에 연결되는 복수개의 제1보조배선; 상기 제1배선과 수직하며 기판상의 가장자리에 형성되는 제2배선; 및 상기 제2배선과 연결되며 상기 유기 전계 발광 표시장치에 연결되는 복수개의 제2보조배선을 포함하는 유기 전계 발광 표시장치용 어레이 기판에 의해서도 달성된다.

<23> 본 발명의 상기 목적과 기술적 구성 및 그에 따른 작용효과에 관한 자세한 사항은 본 발명의 바람직한 실시 예를 도시하고 있는 도면을 참조한 이하 상세한 설명에 의해 보다 명확하게 이해될 것이다.

<24> 본 발명의 상세한 설명에 있어서, 본 발명에 의한 기술 설명을 위하여 기판상에 형성되는 유기 전계 발광표시장치 및 그에 따른 배선들을 유기 전계 발광표시장치가 가로\*세로 기준으로 6\*6개일 경우를 한정하여 도시하고 설명하였다.

<25> 또한, 제1배선(300)이 행 방향일 때를 기준으로 도시하고 설명하였지만, 열 방향으로 형성할 수도 있다.

<26> < 실시 예1 >

<27> 도 2a는 본 발명의 실시 예 1에 의한 유기 전계 발광 표시장치용 어레이 기판의 간략한 평면도이다.

<28> 먼저, 도 2a를 참조하면, 유리 또는 플라스틱 재질의 절연 기판(100) 상에 화소영역(120)과 상기 화소영역(120)에 외부에서 인가되는 전원 또는 구동신호를 포함하는 전기적인 신호를 공급하기 위한 패드부(140)를 포함하는 유기 전계 발광표시장치(130)가 형성된다.

<29> 여기서, 상기 화소영역(120)은 자발광 소자인 복수개의 유기 전계 발광 다이오드와, 상기 유기 전계 발광 다이오드에 접속되는 하나이상의 박막 트랜지스터를 포함한다. 단, 상기 화소영역(120)의 구조는 능동형 유기전계발광 표시장치나 수동형 유기전계발광 표시장치에 있어서, 그 구조가 다양하게 변형되어 실시될 수 있다.

<30> 상기 기판(100)상에 위치하는 복수개의 유기 전계 발광표시장치(130)에 공급되는 전기적인 신호는 기판(100)의 가장자리부에 위치하며 행 방향으로 배열된 제1배선(300)에서 제1보조배선(D1 내지 D6)을 통하여 유기 전계 발광표시장치(130)의 패드부(140)에 공급된다. 또한, 기판(100)의 가장자리에 위치하며 상기 제1배선(300)에 수직하는 방향으로 배열된 제2배선(200)에서 제2보조배선(S1 내지 S6)을 통하여 유기 전계 발광표시장치(130)의 패드부(140)에 공급되어 유기 전계 발광표시장치(130)를 구동시킨다.

<31> 이러한, 상기 제1배선(300) 및 제2배선(200)은 데이터 배선, 스캔배선, 제1전원 배선 또는 제2전원배선 중 어느 하나 또는 이들의 조합일 수 있는데, 보다 자세하게, 상기 데이터 배선, 스캔 배선, 제1전원 배선, 제2전원 배선은 각각 유기 전계 발광표시장치(130)의 데이터 구동부(미도시), 스캔 구동부(미도시), Vdd 전원라인(미도시), Vss 전원라인(미도시)에 구동신호 및 전원을 공급한다.

<32> 상기 유기 전계 발광표시장치(130) 사이에 제2배선(200a)이 열 방향으로 형성됨으로써, 기판(100)의 가장자리부에서 행과 열 방향의 각 6개의 유기 전계 발광표시장치(130)에 전기적인 신호를 공급하던 종래에 대비하여, 행 방향으로 각 3개의 유기 전계 발광표시장치에 제2보조배선(S1 내지 S6)을 통하여 전기적인 신호를 공급하게 된다. 따라서, 제2배선(200)에 의해 제2보조배선(S1 내지 S6)에서 발생하는 IR드롭 및 RC딜레이를 감소 시킬 수 있다.

<33> 또한, 도 2b에서와 같이 유기 전계 발광표시장치(130) 사이에 제2배선(200b, 200c)을 열 방향으로 형성하여 제1보조배선(S1 내지 S6)을 통하여 행 방향으로 각 2개의 유기 전계 발광표시장치에 전기적인 신호를 공급하므로 보다 개선된 IR드롭 및 RC딜레이를 얻을 수도 있다.

<34> < 실시 예2 >

<35> 도 3a 및 3b 는 본 발명에 실시 예3에 의한 유기 전계 발광 표시장치용 어레이 기판의 간략한 평면도이다.

<36> 실시 예 2는 실시 예 1에서 배선을 제외하고는 실시 예 1의 구성과 동일하므로 배선을 제외한 구성은 중복을 피하기 위하여 설명을 생략한다.

<37> 먼저, 도 3a를 참조하면, 기판(100)상에 위치하는 상기 제1배선(300) 및 제2배선(200)은 데이터 배선, 스캔배선, 제1전원 배선 또는 제2전원배선 중 어느 하나 또는 이들의 조합일 수 있는데, 보다 자세하게, 상기 데이터 배선, 스캔 배선, 제1전원 배선, 제2전원 배선은 각각 유기 전계 발광표시장치(130)의 데이터 구동부(미

도시), 스캔 구동부(미도시), Vdd 전원라인(미도시), Vss 전원라인(미도시)에 구동신호 및 전원을 공급한다.

<38> 상기 유기 전계 발광표시장치(130) 사이에 제1배선(300a)이 행 방향으로 형성됨으로써, 기판(100)의 가장자리부에서 행과 열 방향의 각 6개의 유기 전계 발광표시장치(130)에 전기적인 신호를 공급하던 종래에 대비하여, 열 방향으로 각 3개의 유기 전계 발광표시장치에 제1보조배선(D1 내지 D6)을 통하여 전기적인 신호를 공급하게 된다. 따라서, 제1배선(300)에 의해 제1보조배선(D1 내지 D6)에서 발생하는 IR드롭 및 RC딜레이를 감소 시킬 수 있다.

<39> 또한, 도 2b에서와 같이 유기 전계 발광표시장치(130) 사이에 제1배선(300b, 300c)을 행 방향으로 형성하여 제1보조배선(D1 내지 D6)을 통하여 열 방향으로 각 2개의 유기 전계 발광표시장치에 전기적인 신호를 공급하므로 보다 개선된 IR드롭 및 RC딜레이를 얻을 수도 있다.

<40> < 실시 예3 >

<41> 도 4는 본 발명에 실시 예3에 의한 유기 전계 발광 표시장치용 어레이 기판의 간략한 평면도이다.

<42> 실시 예 3은 실시 예 1에서 배선을 제외하고는 실시 예 1의 구성과 동일하므로 배선을 제외한 구성은 중복을 피하기 위하여 설명을 생략한다.

<43> 도 4를 참조하면, 기판(100)상에 위치하는 상기 제1배선(300) 및 제2배선(200)은 데이터 배선, 스캔배선, 제1전원 배선 또는 제2전원배선 중 어느 하나 또는 이들의 조합일 수 있는데, 보다 자세하게, 상기 데이터 배선, 스캔 배선, 제1전원 배선, 제2전원 배선은 각각 유기 전계 발광표시장치(130)의 데이터 구동부(미도시), 스캔 구동부(미도시), Vdd 전원라인(미도시), Vss 전원라인(미도시)에 구동신호 및 전원을 공급한다.

<44> 상기 유기 전계 발광표시장치(130) 사이에 제1배선(300b, 300c) 및 제2배선(200a, 200c)이 행과 열 방향으로 형성됨으로써, 기판(100)의 가장자리에서 행과 열방향으로 각 6개의 유기 전계 발광표시장치(130)에 전기적인 신호를 공급하던 종래에 대비하여, 행과 열 방향으로 각 2개의 유기 전계 발광표시장치마다 제1보조배선(D1 내지 D6) 및 제2보조배선(S1 내지 S6)을 통하여 전기적인 신호를 공급하게 된다.

<45> 따라서, 제1배선(300) 및 제2배선(200)에 의해 발생하는 IR드롭 및 RC딜레이를 동시에 감소 시킬 수 있다.

<46> 본 발명은 이상에서 살펴본 바와 같이 바람직한 실시 예를 들어 도시하고 설명하였으나, 상기한 실시 예에 한정되지 아니하며 본 발명의 정신을 벗어나지 않는 범위 내에서 당해 발명이 속하는 기술분야에서 통상의 지식을 가진 자에 의해 다양한 변경과 수정이 가능할 것이다.

### 발명의 효과

<47> 상술한 바와 같이 본 발명에 따른 유기 전계 발광 표시장치용 어레이 기판는 기판 상에 위치하는 복수개의 유기 전계 발광표시장치 사이에 일정간격으로 배선을 형성하여 기판의 대면적화에 의해 발생하는 IR드롭 및 RC딜레이를 감소시키는 효과가 있다.

### 도면의 간단한 설명

<1> 도 1은 종래 기술에 의한 유기 전계 발광 표시장치용 어레이 기판의 간략한 평면도이다.

<2> 도 2a 및 2b는 본 발명의 실시 예 1에 의한 유기 전계 발광 표시장치용 어레이 기판의 간략한 평면도이다.

<3> 도 3a 및 3b는 본 발명의 실시 예 2에 의한 유기 전계 발광 표시장치용 어레이 기판의 간략한 평면도이다.

<4> 도 4는 본 발명에 실시 예 3에 의한 유기 전계 발광 표시장치용 어레이 기판의 간략한 평면도이다.

<5> <도면의 주요부분에 대한 부호의 설명>

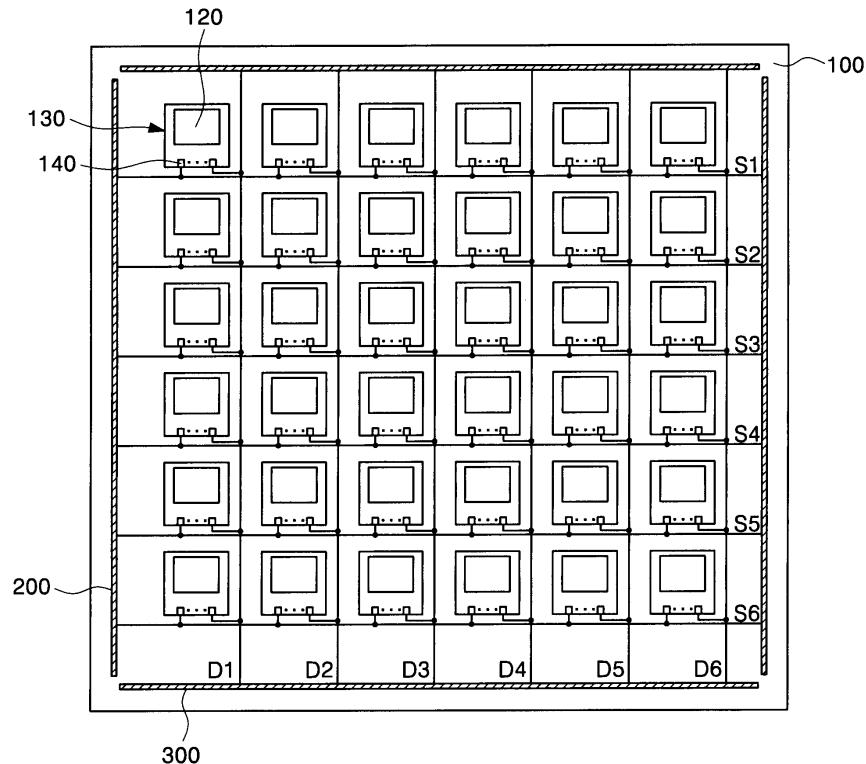
<6> 100: 기판 120: 화소영역

<7> 130: 유기 전계 발광표시장치 140: 패드부

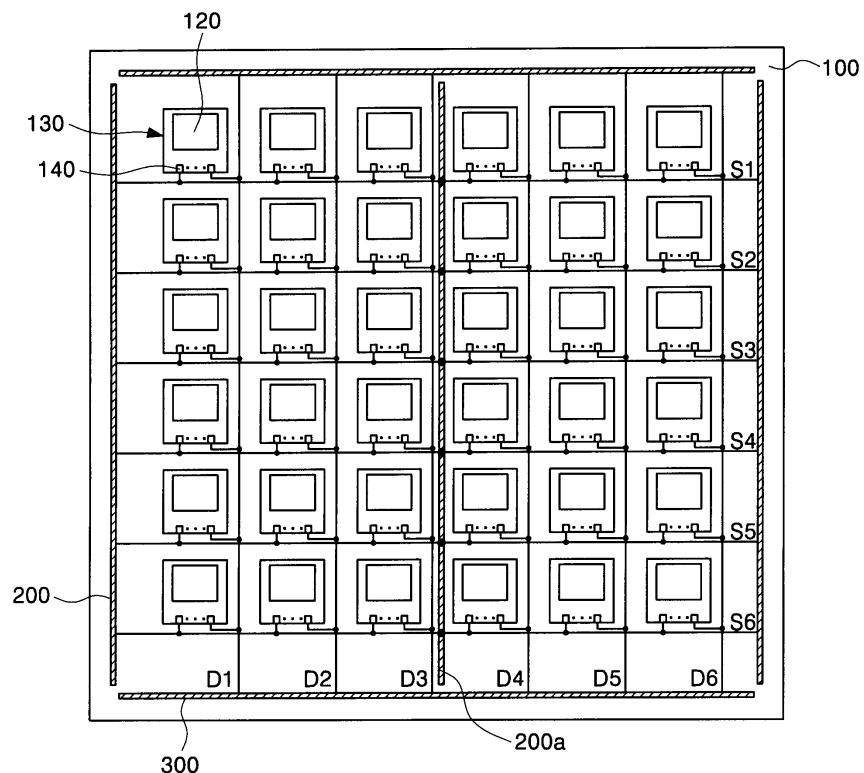
<8> 200, 200a, 200b, 200c: 제2배선 300, 300a, 300b, 300c: 제1배선

도면

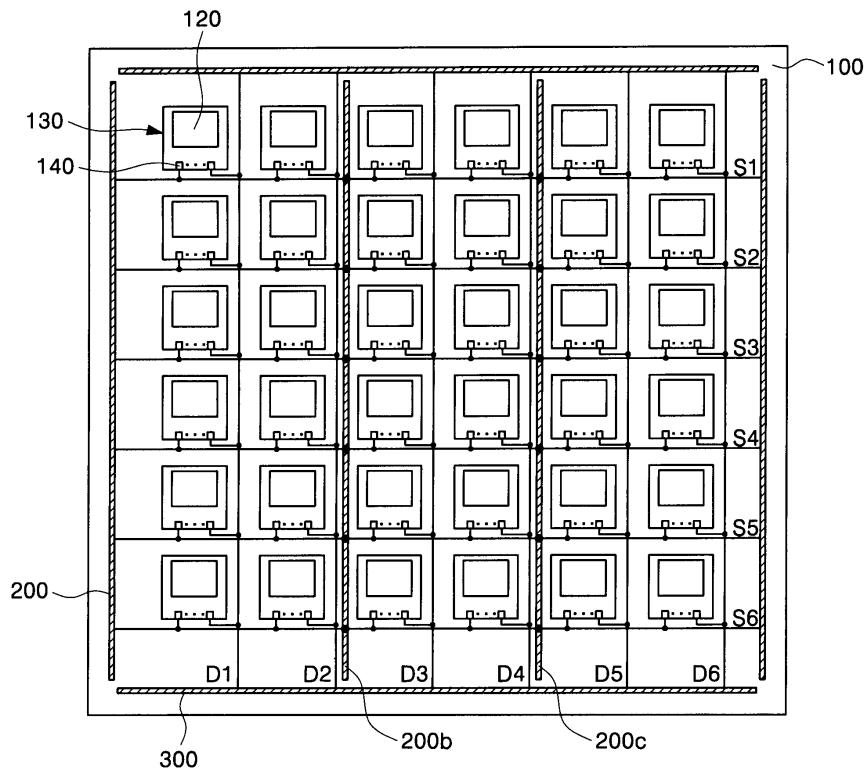
도면1



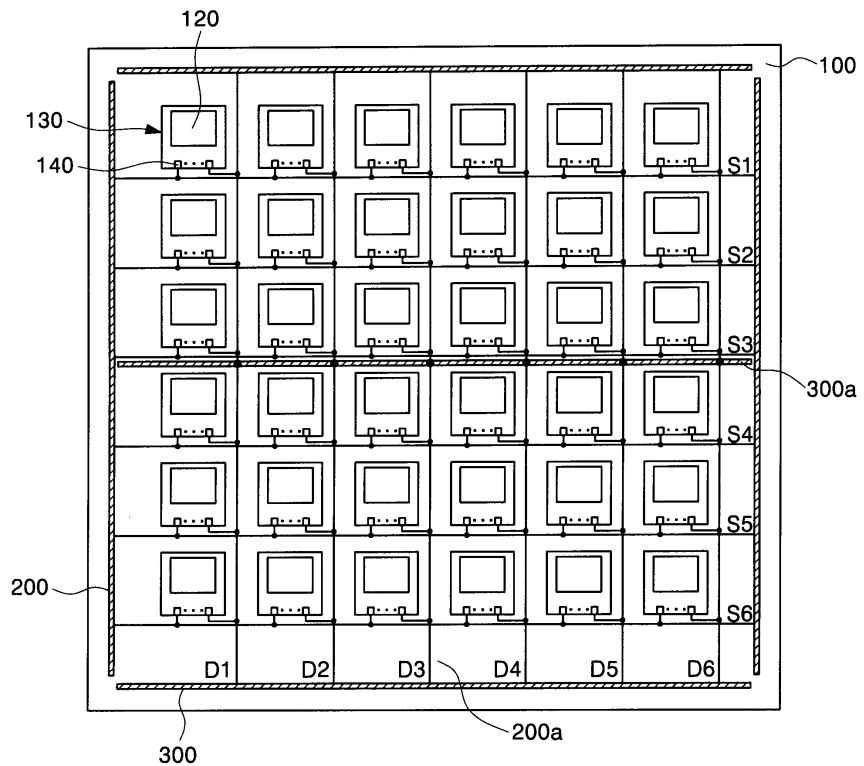
도면2a



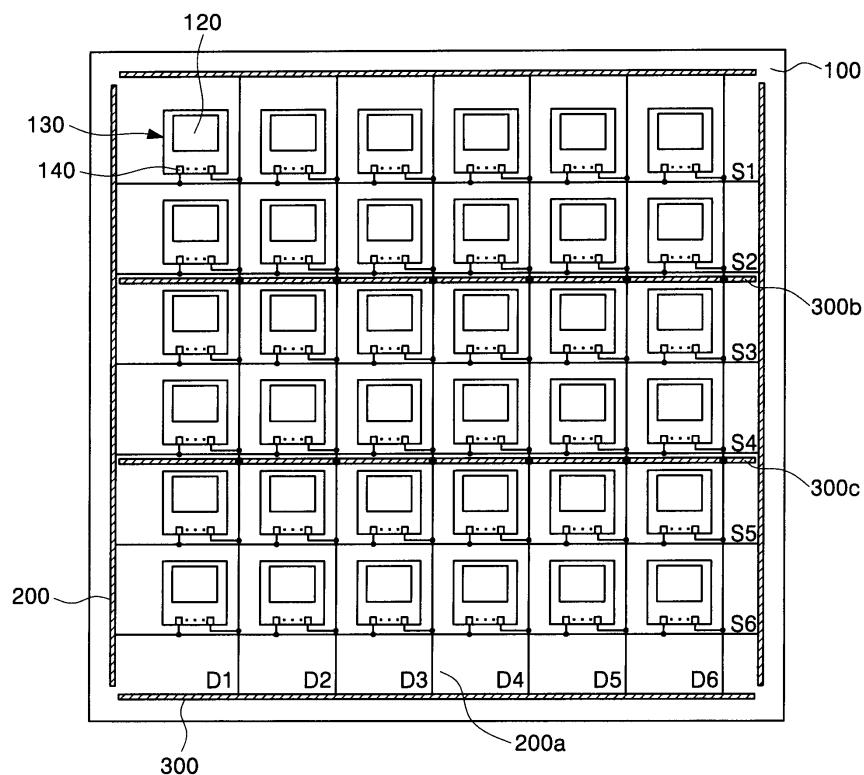
도면2b



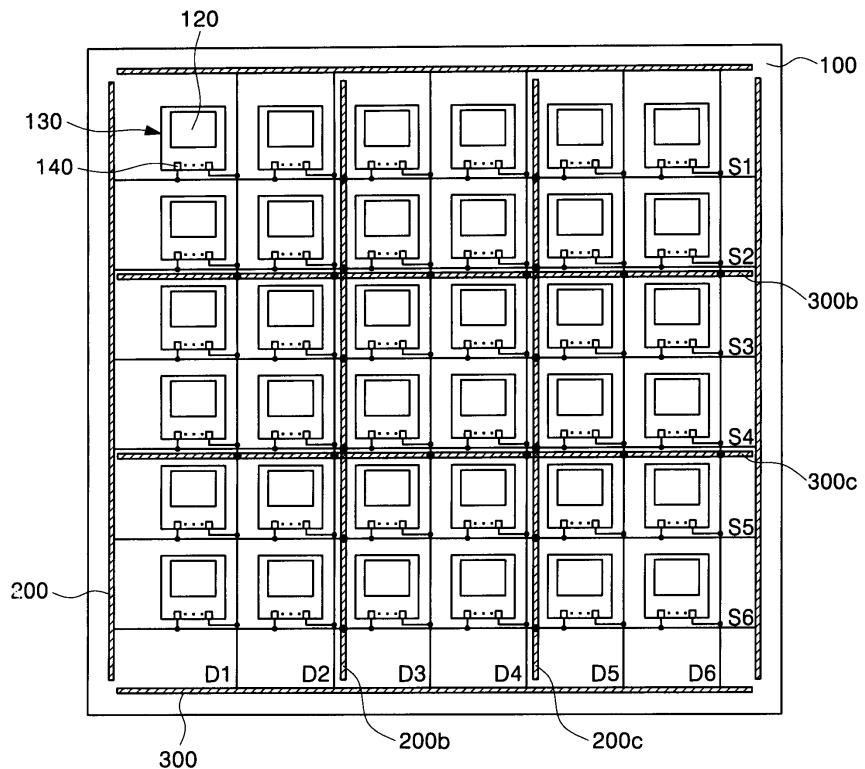
도면3a



도면3b



도면4



|               |  |         |            |
|---------------|--|---------|------------|
| 专利名称(译)       | 一种用于有机电致发光显示装置的阵列基板                        |         |            |
| 公开(公告)号       | <a href="#">KR100796619B1</a>              | 公开(公告)日 | 2008-01-22 |
| 申请号           | KR1020070002108                            | 申请日     | 2007-01-08 |
| 申请(专利权)人(译)   | 三星SD眼有限公司                                  |         |            |
| 当前申请(专利权)人(译) | 三星SD眼有限公司                                  |         |            |
| [标]发明人        | LEE SUN YOUL<br>이선율<br>KIM SUNG WOO<br>김성우 |         |            |
| 发明人           | 이선율<br>김성우                                 |         |            |
| IPC分类号        | H05B33/02                                  |         |            |
| CPC分类号        | G09G2300/0426 H01L27/3262 H01L27/3279      |         |            |
| 代理人(译)        | PARK , 常树                                  |         |            |
| 外部链接          | <a href="#">Espacenet</a>                  |         |            |

### 摘要(译)

本发明涉及一种用于有机发光显示器的阵列基板，在基板上形成多个有机发光显示装置；在基板的边缘上沿行方向或列方向形成的第一布线；多个第一辅助布线连接到第一布线并连接到有机发光显示器；第二布线，垂直于第一布线，并且以预定间隔形成在基板的边缘和有机发光显示器之间；并且多个第二辅助配线连接到第二配线并连接到有机发光显示装置。在位于基板上的多个有机发光显示装置之间以预定间隔形成第二布线，进一步形成第一布线，并且由大 - 产生的IR降 ( IR降 ) 可以获得减少延迟 ( RC延迟 ) 的效果。

