



(19)대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.
H05B 33/04 (2006.01)
G09G 3/30 (2006.01)

(11) 공개번호 10-2007-0019401
(43) 공개일자 2007년02월15일

(21) 출원번호 10-2005-0074340
(22) 출원일자 2005년08월12일
심사청구일자 없음

(71) 출원인 삼성전자주식회사
경기도 수원시 영통구 매탄동 416

(72) 발명자 박경태
경기 수원시 영통구 영통동 983-3 104호
고춘석
경기 화성시 태안읍 반월리 신영통 현대1차아파트 105동 802호
성시덕
서울 강동구 명일동 엘지아파트 101동 1123호

(74) 대리인 유미특허법인

전체 청구항 수 : 총 18 항

(54) 유기 발광 표시 장치용 구동 필름, 구동 패키지, 이의 제조방법 및 이를 포함하는 유기 발광표시 장치

(57) 요약

본 발명은 유기 발광 표시 장치용 구동 필름, 구동 패키지 및 이를 포함하는 유기 발광 표시 장치에 관한 것이다. 본 발명의 유기 발광 표시 장치용 구동 패키지는 중앙 영역과 주변 영역을 포함하는 베이스 필름, 상기 베이스 필름의 중앙 영역 위에 장착되어 있는 구동 회로 칩, 상기 베이스 필름의 주변 영역 중 적어도 한 부분에 형성되어 있는 복수의 도전체, 그리고 상기 도전체 위에 형성되어 있으며 상기 도전체 중 길이 방향의 양쪽 끝을 노출하는 보호막을 포함한다.

대표도

도 7

특허청구의 범위

청구항 1.

중앙 영역과 주변 영역을 포함하는 베이스 필름,

상기 베이스 필름의 중앙 영역 위에 장착되어 있는 구동 회로 칩,

상기 베이스 필름의 주변 영역 중 적어도 한 부분에 형성되어 있는 복수의 도전체, 그리고
상기 도전체 위에 형성되어 있으며 상기 도전체 중 길이 방향의 양쪽 끝을 노출하는 보호막
을 포함하는 유기 발광 표시 장치용 구동 패키지.

청구항 2.

제1항에서,

상기 도전체는 상기 베이스 필름의 양측에 마주보도록 형성되어 있는 한 쌍의 도전체를 포함하는 유기 발광 표시 장치용 구동 패키지.

청구항 3.

제1항에서,

상기 도전체는 상기 베이스 필름의 양측에 각각 이격되어 형성되어 있는 두 쌍의 도전체를 포함하는 유기 발광 표시 장치용 구동 패키지.

청구항 4.

제1항에서,

상기 베이스 필름은 폴리이미드를 포함하는 유기 발광 표시 장치용 구동 패키지.

청구항 5.

제1항에서,

상기 도전체는 구리를 포함하는 유기 발광 표시 장치용 구동 패키지.

청구항 6.

기관,

상기 기관에 형성되어 있는 표시 영역,

상기 기관 중 상기 표시 영역 이외의 상부 또는 하부 주변 영역에 연속하여 부착되어 있는 복수의 제1 구동 패키지를 포함하고,

상기 제1 구동 패키지는

중앙 영역과 주변 영역을 포함하는 베이스 필름,

상기 베이스 필름의 중앙 영역 위에 장착되어 있는 제1 구동 회로 칩,

상기 베이스 필름의 주변 영역 중 적어도 한 부분에 형성되어 있는 복수의 도전체, 그리고
상기 도전체 위에 형성되어 있으며 상기 도전체 중 길이 방향의 양쪽 끝을 노출하는 보호막
을 포함하는 유기 발광 표시 장치.

청구항 7.

제6항에서,

상기 도전체는 상기 베이스 필름의 양측에 마주보도록 형성되어 있는 한 쌍의 도전체를 포함하는 유기 발광 표시 장치.

청구항 8.

제6항에서,

상기 도전체는 상기 베이스 필름의 양측에 각각 이격되어 형성되어 있는 두 쌍의 도전체를 포함하는 유기 발광 표시 장치
용 구동 패키지.

청구항 9.

제6항에서,

상기 도전체는 공통 전압 또는 구동 전압을 전달하는 유기 발광 표시 장치.

청구항 10.

제6항에서,

상기 구동 회로 칩은 주사 구동 집적 회로인 유기 발광 표시 장치

청구항 11.

제6항에서,

상기 기관 중 상기 표시 영역의 좌측 또는 우측부 주변 영역에 연속하여 부착되어 있는 복수의 제2 구동 패키지를 더 포함
하고,

상기 제2 구동 패키지는,

중앙 영역과 주변 영역을 포함하는 베이스 필름,

상기 베이스 필름의 중앙 영역 위에 장착되어 있는 구동 회로 칩,

상기 베이스 필름의 주변 영역 중 적어도 한 부분에 형성되어 있는 도전체, 그리고

상기 도전체 위에 형성되어 있으며 상기 도전체 중 길이 방향의 양쪽 끝을 노출하는 보호막

을 포함하는 유기 발광 표시 장치.

청구항 12.

제11항에서,

상기 제2 구동 패키지의 도전체는 공통 전압을 전달하는 유기 발광 표시 장치.

청구항 13.

제11항에서,

상기 제2 구동 패키지의 구동 회로 칩은 주사 구동 집적 회로인 유기 발광 표시 장치.

청구항 14.

제11항에서,

상기 제2 구동 패키지의 도전체는 상기 베이스 필름의 양측에 마주보도록 형성되어 있는 한 쌍의 도전체를 포함하는 유기 발광 표시 장치.

청구항 15.

제1 베이스 필름에 금속 배선을 형성하는 단계,

상기 제1 베이스 필름에 상기 금속 배선과 연결되도록 구동 회로 칩을 실장하는 단계,

제2 베이스 필름 위에 도전체를 형성하는 단계,

상기 도전체의 길이 방향 양쪽 끝을 노출하도록 도전층 위에 보호막을 형성하는 단계,

상기 제1 베이스 필름 및 상기 제2 베이스 필름을 상호 접착하는 단계,

를 포함하는 유기 발광 표시 장치용 구동 패키지의 제조 방법.

청구항 16.

제15항에서,

상기 도전체는 서로 이격되어 형성되어 있는 한 쌍의 도전체를 포함하는 유기 발광 표시 장치용 구동 패키지의 제조 방법.

청구항 17.

제15항에서,

제3 베이스 필름 위에 도전체를 형성하는 단계,

상기 도전체의 길이 방향 양쪽 끝을 노출하도록 도전층 위에 보호막을 형성하는 단계,
 상기 제3 베이스 필름 및 제1 베이스 필름을 상호 접착하는 단계
 를 더 포함하는 유기 발광 표시 장치용 구동 패키지의 제조 방법.

청구항 18.

제17항에서,

상기 제3 베이스 필름 위의 도전체는 서로 이격되어 형성되어 있는 한 쌍의 도전체를 포함하는 유기 발광 표시 장치용 구동 패키지의 제조 방법.

명세서

발명의 상세한 설명

발명의 목적

발명이 속하는 기술 및 그 분야의 종래기술

본 발명은 유기 발광 표시 장치용 구동 필름, 구동 패키지 및 이를 포함하는 유기 발광 표시 장치에 관한 것이다.

최근 퍼스널 컴퓨터나 텔레비전 등의 경량화 및 박형화에 따라 표시 장치도 경량화 및 박형화가 요구되고 있으며, 이러한 요구에 따라 음극선관(cathode ray tube, CRT)이 평판 표시 장치로 대체되고 있다.

이러한 평판 표시 장치에는 액정 표시 장치(liquid crystal display, LCD), 전계 방출 표시 장치(field emission display, FED), 유기 발광 표시 장치(organic light emitting diode display), 플라즈마 표시 장치(plasma display panel, PDP) 등이 있다.

일반적으로 능동형 평판 표시 장치에서는 복수의 화소가 행렬 형태로 배열되며, 주어진 휘도 정보에 따라 각 화소의 광 강도를 제어함으로써 영상을 표시한다. 이 중 유기 발광 표시 장치는 형광성 유기 물질을 전기적으로 여기 발광시켜 영상을 표시하는 표시 장치로서, 자기 발광형이고 소비 전력이 작으며, 시야각이 넓고 화소의 응답 속도가 빠르므로 고품질의 동영상을 표시하기 용이하다.

유기 발광 표시 장치는 유기 발광 다이오드(organic light emitting diode, OLED)와 이를 구동하는 박막 트랜지스터(thin film transistor, TFT)를 구비한다. 이 구동 트랜지스터는 활성층(active layer)의 종류에 따라 다결정 규소(poly silicon) 박막 트랜지스터와 비정질 규소(amorphous silicon) 박막 트랜지스터 등으로 구분된다.

발명이 이루고자 하는 기술적 과제

유기 발광 표시 장치의 크기가 커질수록 동일한 밝기를 표현하는데 소비되는 전류가 증가하므로 공급할 수 있는 전류량이 표시의 균일성을 결정하는 중요한 요인이 되고 있다. 그러나 대형 표시판에서 너비가 한정된 가장자리 부분을 이용하여 큰 전류를 공급하는 것은 용이하지 않다.

따라서 본 발명이 이루고자 하는 기술적 과제는 한정된 공간을 이용하여 더욱 많은 전류를 효과적으로 인가시키며, 저비용으로 더욱 간단하게 공정을 진행할 수 있는 유기 발광 표시 장치를 제공하는 것을 그 목적으로 한다.

발명의 구성

이러한 기술적 과제를 해결하기 위한 본 발명의 유기 발광 표시 장치용 구동 패키지는 중앙 영역과 주변 영역을 포함하는 베이스 필름, 상기 베이스 필름의 중앙 영역 위에 장착되어 있는 구동 회로 칩, 상기 베이스 필름의 주변 영역 중 적어도 한 부분에 형성되어 있는 복수의 도전체, 그리고 상기 도전체 위에 형성되어 있으며 상기 도전체 중 길이 방향의 양쪽 끝을 노출하는 보호막을 포함한다.

상기 도전체는 상기 베이스 필름의 양측에 마주보도록 형성되어 있는 한 쌍의 도전체를 포함할 수 있다.

상기 도전체는 상기 베이스 필름의 양측에 각각 이격되어 형성되어 있는 두 쌍의 도전체를 포함할 수 있다.

상기 베이스 필름은 폴리이미드를 포함할 수 있다.

상기 도전체는 구리를 포함할 수 있다.

본 발명의 다른 실시예에 따르면, 기관, 상기 기관에 형성되어 있는 표시 영역, 상기 기관 중 상기 표시 영역 이외의 상부 또는 하부 주변 영역에 연속하여 부착되어 있는 복수의 제1 구동 패키지를 포함하고, 상기 제1 구동 패키지는 중앙 영역과 주변 영역을 포함하는 베이스 필름, 상기 베이스 필름의 중앙 영역 위에 장착되어 있는 제1 구동 회로 칩, 상기 베이스 필름의 주변 영역 중 적어도 한 부분에 형성되어 있는 복수의 도전체, 그리고 상기 도전체 위에 형성되어 있으며 상기 도전체 중 길이 방향의 양쪽 끝을 노출하는 보호막을 포함하는 유기 발광 표시 장치가 개시된다.

상기 도전체는 공통 전압 또는 구동 전압을 전달할 수 있다.

상기 구동 회로 칩은 주사 구동 집적 회로로 할 수 있다.

상기 기관 중 상기 표시 영역의 좌측 또는 우측부 주변 영역에 연속하여 부착되어 있는 복수의 제2 구동 패키지를 더 포함하고, 상기 제2 구동 패키지는, 중앙 영역과 주변 영역을 포함하는 베이스 필름, 상기 베이스 필름의 중앙 영역 위에 장착되어 있는 구동 회로 칩, 상기 베이스 필름의 주변 영역 중 적어도 한 부분에 형성되어 있는 도전체, 그리고 상기 도전체 위에 형성되어 있으며 상기 도전체 중 길이 방향의 양쪽 끝을 노출하는 보호막을 포함할 수 있다.

상기 제2 구동 패키지의 도전체는 공통 전압을 전달할 수 있다.

상기 제2 구동 패키지의 구동 회로 칩은 주사 구동 집적 회로로 할 수 있다.

상기 제2 구동 패키지의 도전체는 상기 베이스 필름의 양측에 마주보도록 형성되어 있는 한 쌍을 포함할 수 있다.

본 발명의 또 다른 실시예에 따르면, 제1 베이스 필름에 금속 배선을 형성하는 단계, 상기 제1 베이스 필름에 상기 금속 배선과 연결되도록 구동 회로 칩을 실장하는 단계, 제2 베이스 필름 위에 도전체를 형성하는 단계, 상기 도전체의 길이 방향 양쪽 끝을 노출하도록 도전층 위에 보호막을 형성하는 단계, 상기 제1 베이스 필름 및 상기 제2 베이스 필름을 상호 접촉하는 단계를 포함하는 유기 발광 표시 장치용 구동 패키지의 제조 방법이 개시된다.

그러면 첨부한 도면을 참고로 하여 본 발명의 실시예에 대하여 본 발명이 속하는 기술 분야에서 통상의 지식을 가진 자가 용이하게 실시할 수 있도록 상세히 설명한다. 그러나 본 발명은 여러 가지 상이한 형태로 구현될 수 있으며 여기에서 설명하는 실시예에 한정되지 않는다.

도면에서 여러 층 및 영역을 명확하게 표현하기 위하여 두께를 확대하여 나타내었다. 명세서 전체를 통하여 유사한 부분에 대해서는 동일한 도면 부호를 붙였다. 층, 막, 영역, 판 등의 부분이 다른 부분 "위에" 있다고 할 때, 이는 다른 부분 "바로 위에" 있는 경우뿐 아니라 그 중간에 또 다른 부분이 있는 경우도 포함한다. 반대로 어떤 부분이 다른 부분 "바로 위에" 있다고 할 때에는 중간에 다른 부분이 없는 것을 뜻한다.

이제 본 발명의 실시예에 따른 표시 장치 및 그 구동 방법에 대하여 첨부한 도면을 참고로 하여 상세하게 설명한다.

도 1은 본 발명의 한 실시예에 따른 유기 발광 표시 장치의 블록도이고, 도 2는 본 발명의 한 실시예에 따른 유기 발광 표시 장치의 한 화소에 대한 등가 회로도이다.

도 1에 도시한 바와 같이, 본 발명의 한 실시예에 따른 유기 발광 표시 장치는 표시판(display panel)(300)과 이에 연결된 주사 구동부(400) 및 데이터 구동부(500), 그리고 이들을 제어하는 신호 제어부(600)를 포함한다.

표시판(300)은 등가 회로로 볼 때 복수의 표시 신호선(G_1-G_n , D_1-D_m)과 복수의 구동 전압선(도시하지 않음) 및 이들에 연결되어 있으며 대략 행렬의 형태로 배열된 복수의 화소(pixel)(PX)를 포함한다.

표시 신호선(G_1-G_n , D_1-D_m)은 주사 신호를 전달하는 복수의 주사 신호선(G_1-G_n)과 데이터 전압을 전달하는 복수의 데이터선(D_1-D_m)을 포함한다. 주사 신호선(G_1-G_n)은 대략 행 방향으로 뻗어 있으며 서로가 분리되어 있고 거의 평행하다. 데이터선(D_1-D_m)은 대략 열 방향으로 뻗어 있으며 서로가 분리되어 있고 거의 평행하다.

구동 전압선은 각 화소(PX)에 구동 전압(Vdd)을 전달한다.

도 2에 도시한 바와 같이, 각 화소(PX), 예를 들면 주사 신호선(G_i)과 데이터선(D_j)에 연결되어 있는 화소는 유기 발광 다이오드(LD), 구동 트랜지스터(Qd), 축전기(Cst), 그리고 스위칭 트랜지스터(Qs)를 포함한다.

구동 트랜지스터(Qd)는 삼단자 소자로서 그 제어 단자는 스위칭 트랜지스터(Qs) 및 축전기(Cst)에 연결되어 있고, 입력 단자는 구동 전압(Vdd)에 연결되어 있으며, 출력 단자는 유기 발광 다이오드(LD)에 연결되어 있다.

스위칭 트랜지스터(Qs)도 삼단자 소자로서 그 제어 단자 및 입력 단자는 각각 주사 신호선(G_i) 및 데이터선(D_j)에 연결되어 있으며, 출력 단자는 축전기(Cst) 및 구동 트랜지스터(Qd)에 연결되어 있다.

축전기(Cst)는 스위칭 트랜지스터(Qs)와 구동 전압(Vdd) 사이에 연결되어 있으며, 스위칭 트랜지스터(Qs)로부터의 데이터 전압을 충전하여 소정 시간 동안 유지한다.

유기 발광 다이오드(LD)의 애노드(anode)와 캐소드(cathode)는 각각 구동 트랜지스터(Qd)와 공통 전압(Vss)에 연결되어 있다. 유기 발광 다이오드(LD)는 구동 트랜지스터(Qd)가 공급하는 전류(I_{LD})의 크기에 따라 세기를 달리하여 발광함으로써 화상을 표시한다. 전류(I_{LD})의 크기는 구동 트랜지스터(Qd)의 제어 단자와 출력 단자 사이의 전압(Vgs)의 크기에 의존한다.

스위칭 및 구동 트랜지스터(Qs, Qd)는 비정질 규소 또는 다결정 규소를 포함하는 n-채널 전계 효과 트랜지스터(field effect transistor, FET)로 이루어진다. 그러나 이들 트랜지스터(Qs, Qd)는 p-채널 전계 효과 트랜지스터(FET)로도 이루어질 수 있으며, 이 경우 p-채널 전계 효과 트랜지스터(FET)와 n-채널 전계 효과 트랜지스터(FET)는 서로 상보형(complementary)이므로 p-채널 전계 효과 트랜지스터(FET)의 동작과 전압 및 전류는 n-채널 전계 효과 트랜지스터(FET)의 그것과 반대가 된다.

그러면, 도 2에 도시한 유기 발광 표시 장치의 구동 트랜지스터(Qd)와 유기 발광 다이오드(LD)의 구조에 대하여 도 3 및 도 4를 참고하여 상세하게 설명한다.

도 3은 도 2에 도시한 유기 발광 표시 장치의 한 화소의 구동 트랜지스터와 유기 발광 다이오드의 단면의 한 예를 도시한 단면도이고, 도 4는 본 발명의 한 실시예에 따른 유기 발광 표시 장치의 유기 발광 다이오드의 개략도이다.

절연 기판(110) 위에 제어 단자 전극(control electrode)(124)이 형성되어 있다. 제어 단자 전극(124)은 알루미늄(Al)과 알루미늄 합금 등 알루미늄 계열의 금속, 은(Ag)과 은 합금 등 은 계열의 금속, 구리(Cu)와 구리 합금 등 구리 계열의 금속, 몰리브덴(Mo)과 몰리브덴 합금 등 몰리브덴 계열의 금속, 크롬(Cr), 티타늄(Ti), 탄탈륨(Ta) 따위로 만들어지는 것이 바람직하다. 그러나 제어 단자 전극(124)은 물리적 성질이 다른 두 개의 도전막(도시하지 않음)을 포함하는 다중막 구조를 가질 수 있다. 이 중 한 도전막은 신호 지연이나 전압 강하를 줄일 수 있도록 낮은 비저항(resistivity)의 금속, 예를 들면 알루미늄 계열 금속, 은 계열 금속, 구리 계열 금속 등으로 만들어진다. 이와는 달리, 다른 도전막은 다른 물질, 특히 ITO(indium tin oxide) 및 IZO(indium zinc oxide)와의 물리적, 화학적, 전기적 접촉 특성이 우수한 물질, 이를테면 몰리브덴

계열 금속, 크롬, 티타늄, 탄탈륨 등으로 만들어진다. 이러한 조합의 좋은 예로는 크롬 하부막과 알루미늄 (합금) 상부막 및 알루미늄 (합금) 하부막과 몰리브덴 (합금) 상부막을 들 수 있다. 그러나 제어 단자 전극(124)은 다양한 여러 가지 금속과 도전체로 만들어질 수 있다. 제어 단자 전극(124)은 기판(110) 면에 대하여 경사져 있으며 그 경사각은 30-80°이다.

제어 단자 전극(124) 위에는 질화규소(SiNx) 따위로 만들어진 절연막(insulating layer)(140)이 형성되어 있다.

절연막(140) 위에는 수소화 비정질 규소(hydrogenated amorphous silicon)(비정질 규소는 약칭 a-Si로 씀) 또는 다결정 규소(polycrystalline silicon) 등으로 이루어진 반도체(154)가 형성되어 있다.

반도체(154) 위에는 실리사이드(silicide) 또는 n형 불순물이 고농도로 도핑되어 있는 n+ 수소화 비정질 규소 따위의 물질로 만들어진 한 쌍의 저항성 접촉 부재(ohmic contact)(163, 165)가 형성되어 있다.

반도체(154)와 저항성 접촉 부재(163, 165)의 측면은 기판(110) 면에 대하여 경사져 있으며 경사각은 30-80°이다.

저항성 접촉 부재(163, 165) 및 절연막(140) 위에는 입력 단자 전극(input electrode)(173)과 출력 단자 전극(output electrode)(175)이 형성되어 있다. 입력 단자 전극(173)과 출력 단자 전극(175)은 크롬, 몰리브덴 계열의 금속, 탄탈륨 및 티타늄 등 내화성 금속(refractory metal)으로 만들어지는 것이 바람직하며, 내화성 금속 따위의 하부막(도시하지 않음)과 그 위에 위치한 저저항 물질 상부막(도시하지 않음)을 포함하는 다층막 구조를 가질 수 있다. 다층막 구조의 예로는 크롬 또는 몰리브덴 (합금) 하부막과 알루미늄 상부막의 이중막, 몰리브덴 (합금) 하부막 - 알루미늄 (합금) 중간막 - 몰리브덴 (합금) 상부막의 삼중막을 들 수 있다. 입력 단자 전극(173)과 출력 단자 전극(175)도 제어 단자 전극(124)과 마찬가지로 그 측면이 약 30-80°의 각도로 각각 경사져 있다.

입력 단자 전극(173)과 출력 단자 전극(175)은 서로 분리되어 있으며 제어 단자 전극(124)을 기준으로 양쪽에 위치한다. 제어 단자 전극(124), 입력 단자 전극(173) 및 출력 단자 전극(175)은 반도체(154)와 함께 구동 트랜지스터(Qd)를 이루며, 그 채널(channel)은 입력 단자 전극(173)과 출력 단자 전극(175) 사이의 반도체(154)에 형성된다.

저항성 접촉 부재(163, 165)는 그 하부의 반도체(154)와 그 상부의 입력 단자 전극(173) 및 출력 단자 전극(175) 사이에만 존재하며 접촉 저항을 낮추어 주는 역할을 한다. 반도체(154)에는 입력 단자 전극(173)과 출력 단자 전극(175)으로 덮이지 않고 노출된 부분이 있다.

입력 단자 전극(173) 및 출력 단자 전극(175)과 노출된 반도체(154) 부분 및 절연막(140) 위에는 보호막(passivation layer)(180)이 형성되어 있다. 보호막(180)은 질화 규소(SiNx)나 산화 규소(SiO₂) 따위의 무기 절연물, 유기 절연물, 저유전율 절연물 따위로 만들어진다. 저유전율 절연물의 유전 상수는 4.0 이하인 것이 바람직하며 플라즈마 화학 기상 증착(plasma enhanced chemical vapor deposition, PECVD)으로 형성되는 a-Si:C:O, a-Si:O:F 등이 그 예이다. 유기 절연물 중 감광성을 가지는 것으로 보호막(180)을 만들 수도 있으며, 보호막(180)의 표면은 평탄할 수 있다. 또한 보호막(180)은 반도체(154)의 노출된 부분을 보호하면서도 유기막의 장점을 살릴 수 있도록, 하부 무기막과 상부 유기막의 이중막 구조로 이루어질 수 있다. 보호막(180)에는 출력 단자 전극(175)을 드러내는 접촉 구멍(contact hole)(185)이 형성되어 있다.

보호막(180) 위에는 화소 전극(190)이 형성되어 있다. 화소 전극(190)은 접촉 구멍(185)을 통하여 출력 단자 전극(175)과 물리적·전기적으로 연결되어 있으며, ITO 또는 IZO 등의 투명한 도전 물질이나 알루미늄 또는 은 합금의 반사성이 우수한 금속으로 형성할 수 있다.

보호막(180) 위에는 또한 격벽(361)이 형성되어 있다. 격벽(361)은 화소 전극(190) 주변 영역주변을 독(bank)처럼 둘러싸서 개구부(opening)를 정의하며 유기 절연 물질 또는 무기 절연 물질로 만들어진다.

화소 전극(190) 위에는 유기 발광 부재(370)가 형성되어 있으며, 유기 발광 부재(370)는 격벽(360)으로 둘러싸인 개구부에 갇혀 있다.

유기 발광 부재(370)는, 도 4에 도시한 바와 같이, 발광층(emitting layer)(EML) 외에 발광층(EML)의 발광 효율을 향상시키기 위한 부대층들을 포함하는 다층 구조를 가진다. 부대층에는 전자와 정공의 균형을 맞추기 위한 전자 수송층(electron transport layer)(ETL) 및 정공 수송층(hole transport layer)(HTL)과 전자와 정공의 주입을 강화하기 위한 전자 주입층(electron injecting layer)(EIL) 및 정공 주입층(hole injecting layer)(HIL)이 있다. 부대층은 생략될 수 있다.

격벽(361) 및 유기 발광 부재(370) 위에는 공통 전압(V_{ss})이 인가되는 공통 전극(270)이 형성되어 있다. 공통 전극(270)은 칼슘(Ca), 바륨(Ba), 알루미늄(Al), 은(Ag) 등을 포함하는 반사성 금속 또는 ITO 또는 IZO 등의 투명한 도전 물질로 만들어진다.

불투명한 화소 전극(190)과 투명한 공통 전극(270)은 표시판(300)의 상부 방향으로 화상을 표시하는 전면 발광(top emission) 방식의 유기 발광 표시 장치에 적용하며, 투명한 화소 전극(190)과 불투명한 공통 전극(270)은 표시판(300)의 아래 방향으로 화상을 표시하는 배면 발광(bottom emission) 방식의 유기 발광 표시 장치에 적용한다.

화소 전극(190), 유기 발광 부재(370) 및 공통 전극(270)은 도 2에 도시한 유기 발광 다이오드(LD)를 이루며, 화소 전극(190)이 애노드, 공통 전극(270)이 캐소드가 되거나 반대로 화소 전극(190)이 캐소드, 공통 전극(190)이 애노드가 된다. 유기 발광 다이오드(LD)는 유기 발광 부재(370)의 재료에 따라 기본색(primary color) 중 한 색상의 빛을 낸다. 기본색의 예로는 적색, 녹색, 청색의 삼원색을 들 수 있으며 삼원색의 공간적 합으로 원하는 색상을 표시한다.

다시 도 1을 참조하면, 주사 구동부(400)는 주사 신호선(G₁-G_n)에 연결되어 스위칭 트랜지스터(Q_s)를 턴 온시킬 수 있는 고전압(V_{on})과 턴 오프시킬 수 있는 저전압(V_{off})의 조합으로 이루어진 주사 신호를 주사 신호선(G₁-G_n)에 인가한다.

데이터 구동부(500)는 데이터선(D₁-D_m)에 연결되어 데이터 전압을 데이터선(D₁-D_m)에 인가한다.

신호 제어부(600)는 주사 구동부(400) 및 데이터 구동부(500) 등의 동작을 제어하며, 입력 영상 데이터(R, G, B)를 보정한다.

주사 구동부(400) 또는 데이터 구동부(500)는 적어도 하나의 구동 집적 회로 칩의 형태로 표시판(300) 위에 직접 장착되거나, 가요성 인쇄 회로막(flexible printed circuit film)(도시하지 않음) 위에 장착되어 TCP(tape carrier package)의 형태로 표시판(300)에 부착될 수도 있다. 이와는 달리, 주사 구동부(400) 또는 데이터 구동부(500)가 표시판(300)에 집적될 수도 있다. 또는 데이터 구동부(500)와 신호 제어부(600) 등은 하나의 IC(one chip)에 집적될 수 있다.

신호 제어부(600)는 외부의 그래픽 제어기(도시하지 않음)로부터 입력 영상 데이터(R, G, B) 및 이의 표시를 제어하는 입력 제어 신호, 예를 들면 수직 동기 신호(V_{sync})와 수평 동기 신호(H_{sync}), 메인 클럭(MCLK), 데이터 인에이블 신호(DE) 등을 제공한다. 신호 제어부(600)는 입력 영상 데이터(R, G, B)와 입력 제어 신호를 기초로 입력 영상 데이터(R, G, B)를 보정하여 출력 영상 데이터(DAT)를 생성하고 주사 제어 신호(CONT1) 및 데이터 제어 신호(CONT2) 등을 생성한 후, 주사 제어 신호(CONT1)를 주사 구동부(400)로 내보내고 데이터 제어 신호(CONT2)와 출력 영상 데이터(DAT)는 데이터 구동부(500)로 내보낸다.

주사 제어 신호(CONT1)는 고전압(V_{on})의 주사 시작을 지시하는 주사 동기 시작 신호(STV)와 고전압(V_{on})의 출력을 제어하는 적어도 하나의 클럭 신호 등을 포함한다.

데이터 제어 신호(CONT2)는 한 화소 행의 데이터 전송을 알리는 수평 동기 시작 신호(STH)와 데이터선(D₁-D_m)에 해당 데이터 전압을 인가하라는 로드 신호(LOAD) 및 데이터 클럭 신호(HCLK) 등을 포함한다.

데이터 구동부(500)는 신호 제어부(600)로부터의 데이터 제어 신호(CONT2)에 따라 한 행의 화소에 대한 영상 데이터(DAT)를 차례로 입력받아 각 영상 데이터(DAT)를 데이터 전압으로 변환한 후 이를 해당 데이터선(D₁-D_m)에 인가한다.

주사 구동부(400)는 신호 제어부(600)로부터의 주사 제어 신호(CONT1)에 따라 주사 신호를 주사 신호선(G₁-G_n)에 인가하여 이 주사 신호선(G₁-G_n)에 연결된 스위칭 트랜지스터(Q_s)를 턴 온시키며, 이에 따라 데이터선(D₁-D_m)에 인가된 데이터 전압이 턴 온된 스위칭 트랜지스터(Q_s)를 통하여 해당 구동 트랜지스터(Q_d)의 제어 단자에 인가된다.

구동 트랜지스터(Q_d)에 인가된 데이터 전압은 축전기(C_{st})에 충전되고 스위칭 트랜지스터(Q_s)가 오프되더라도 충전된 전압은 유지된다. 데이터 전압이 인가된 구동 트랜지스터(Q_d)는 온이 되며, 이 전압에 의존하는 전류(I_{LD})를 출력한다. 그리고 이 전류(I_{LD})가 유기 발광 다이오드(LD)에 흐르면서 해당 화소(PX)는 영상을 표시한다.

1 수평 주기(또는 "1H") [수평 동기 신호(Hsync), 데이터 인에이블 신호(DE)의 한 주기]가 지나면 데이터 구동부(500)와 주사 구동부(400)는 다음 행의 화소(PX)에 대하여 동일한 동작을 반복한다. 이러한 방식으로, 한 프레임(frame) 동안 모든 주사 신호선(G_1-G_n)에 대하여 차례로 주사 신호를 인가하여, 모든 화소(PX)에 데이터 전압을 인가한다. 한 프레임이 끝나면 다음 프레임이 시작되고 다음 프레임에서도 동일한 동작을 반복한다.

그러면 본 발명의 실시예에 따른 유기 발광 표시 장치의 여러 가지 예에 대하여 상세하게 설명한다.

도 5, 도 6 및 도 12는 본 발명의 여러 가지 실시예에 따른 유기 발광 표시 장치를 도시한 평면도이다.

도 5, 도 6 및 도 12를 참조하면, 본 실시예에 따른 유기 발광 표시 장치는 유기 발광 표시판(300)을 포함한다. 유기 발광 표시판(300)은 복수의 화소가 구비되어 영상을 실질적으로 표시하는 표시 영역(310)을 구비한다. 유기 발광 표시판(300) 중 표시 영역(310) 이외의 주변 영역 공간(가장자리)은 표시판(300)을 구동하기 위한 여러 가지 부재를 부착하는 부분이다.

도 5를 참고하면, 유기 발광 표시판(300)의 상부 주변 영역에는 복수의 데이터 구동 회로 패키지(30a)가 부착되어 있으며, 유기 발광 표시판(300)의 측부 주변 영역에는 복수의 주사 구동 회로 패키지(30b)가 부착되어 있다. 데이터 구동 회로 패키지(30a) 및 주사 구동 회로 패키지(30b)는 가요성 인쇄 회로막(flexible printed circuit film)(도시하지 않음)과 그 위에 장착되어 있는 구동 회로 칩을 포함하며, TCP(tape carrier package) 또는 COF(chip on film)의 형태일 수 있다. 그러나 이에 한정되는 것은 아니며 회로가 표시판(300)에 직접 장착되거나, 표시판(300)에 집적될 수도 있다.

복수의 데이터 구동 회로 패키지(30a)의 사이, 주사 구동 회로 패키지(30b)의 사이, 유기 발광 표시판(300)의 하부 주변 영역에는 가요성 인쇄 회로 필름(flexible printed circuit:FPC)(33, 34)이 부착되어 있다.

구동 회로 패키지(30a, 30b) 및 가요성 인쇄 회로 필름(60)은 또한 인쇄 회로 기판(도시하지 않음)에 부착되며, 구동 회로 패키지(30a, 30b)는 인쇄 회로 기판으로부터 영상 데이터 및 각종 제어 신호 등을 받은 다음 데이터 전압 등을 표시판(300)에 인가하고, 가요성 인쇄 회로 필름(60)은 인쇄 회로 기판으로부터 구동 전압(Vdd) 또는 공통 전압(Vss)을 받아 표시판(300)에 전달한다. 구동 전압(Vdd)은 주로 표시판(300)의 상하 방향으로 흐르고, 공통 전압(Vss)은 표시판(300)의 상하 방향 또는 좌우 방향으로 전달될 수 있다.

도 5에서는 데이터 구동 회로 패키지(30a) 또는 주사 구동 회로 패키지(30b)는 가요성 인쇄 회로 필름(60)과 함께 표시판(300)의 다른 가장자리에도 부착될 수 있다. 또한 표시판(300)의 좌우 주변 영역 모두에 주사 구동 회로 패키지(30b)를 부착하였으나 어느 한 측부에만 주사 구동 회로 패키지(30b)를 가요성 인쇄 회로 필름(60)과 함께 부착하고 나머지 한 측부에는 가요성 인쇄 회로 필름만을 부착할 수도 있다.

도 6을 참고하면, 유기 발광 표시판(300)의 상부에는 복수의 제1 구동 패키지(40)가 연속적으로 부착되어 있으며, 유기 발광 표시판(300)의 좌우측부에는 복수의 제2 구동 패키지(50)가 연속적으로 부착되어 있다. 구동 패키지(40, 50)는 표시판(300)에 공통 전압 및/또는 구동 전압을 전달하면서 데이터 전압 또는 주사 전압을 인가하는 부재이다. 표시판(300)의 상부 주변 영역에 부착된 제1 구동 패키지(40)는 주로 데이터 구동 전압 회로를 포함하며, 측부 주변 영역에 부착된 제2 구동 패키지(50)는 주로 주사 구동 전압 회로를 포함한다.

표시판(300)의 하부 주변 영역에는 가요성 인쇄 회로 필름(33, 34)이 부착되어 있다. 가요성 인쇄 회로 필름(33, 34) 중 하나는 구동 전압(Vdd)을 다른 하나는 공통 전압(Vss)을 전달할 수 있다. 그러나 이에 한정되는 것은 아니며 필요에 따라 제1 구동 패키지(40)가 표시판(300) 하부 주변 영역에 부착될 수도 있다. 또한 표시판(300)의 우측 주변 영역에는 제2 구동 패키지(50)가 부착되어 있으나 필요에 따라 인쇄 회로 필름(33, 34)만이 부착될 수도 있다.

이제 도 7 내지 도 13을 참고하여 제1 및 제2 구동 패키지(40, 50)에 대하여 상세하게 설명한다.

도 7은 본 발명의 한 실시예에 따른 제1 구동 패키지(40)를 도시하는 평면도이며, 도 8, 도 9 및 도 10은 도 7에 도시한 제1 구동 패키지(40)를 VIII-VIII, IX-IX, 및 X-X 선을 따라 잘라 도시한 단면도이며, 11은 본 발명의 다른 실시예에 따른 제1 구동 패키지(40)를 도시하는 단면도이며, 도 12는 본 발명의 한 실시예에 따른 제2 구동 패키지(50)를 도시하는 평면도이며, 도 13은 본 발명의 또 다른 실시예에 따른 제1 구동 패키지(40)를 도시하는 단면도이다.

도 7 내지 도 10을 참조하면, 본 실시예에 따른 제1 구동 패키지(40)는 베이스 필름(41), 베이스 필름(41) 위에 형성되어 있는 금속 배선(48), 베이스 필름(41) 위에 실장되어 있는 구동 집적 회로 칩(42), 베이스 필름(41) 양 쪽 주변 영역에 형성되어 있는 도전체(43a, 43b, 44a, 44b)를 포함한다.

베이스 필름(41)은 제1 구동 패키지(40)의 지지체로서, 도전체(43a, 43b, 44a, 44b)와 구동 집적 회로칩(42) 및 구동 집적 회로칩(42)과 연결되어 있는 금속 배선(48) 등을 보호한다. 베이스 필름(41)은 절연성 및 가요성을 가지며, 예를 들어 폴리이미드 등으로 만들어질 수 있다.

구동 회로 칩(42)은 베이스 필름(41)의 중앙부에 장착되어 있다. 구동 회로 칩(42)은 유기 발광 표시판(300)에 데이터 전압을 인가하는 데이터 구동 집적 회로 칩이다.

금속 배선(48)은 범프 등의 연결 부재(48')를 통하여 구동 회로 칩(42)과 연결되어 있으며, 베이스 필름(41) 위에 구동 회로 칩(42)으로부터 입력단 및 출력단을 향하여 형성되어 있다. 도 7에서 금속 배선(48)은 베이스 필름(41) 위에 형성되어 있는 것으로 도시하였으나, 이에 한정되는 것은 아니며 베이스 필름(41) 아래에 형성되어 있을 수도 있다.

베이스 필름(41)의 양 쪽 끝에 형성되어 있는 두 쌍의 도전체(43a, 43b, 44a, 44b)는 예를 들어 구리와 같이 전도성이 좋은 금속으로 이루어져 있다. 각 도전체(43a, 43b, 44a, 44b)는 이웃하고 있는 도전체(43a, 43b, 44a, 44b)끼리 단락되지 않도록 소정의 간격(47)을 두고 배치되어 있다. 이 간격(47)에는 절연성의 베이스 필름(41)이 일부 노출된다. 대안으로 도전체(43a, 43b, 44a, 44b) 사이의 간격(47) 별도의 절연 부재(도시하지 않음)를 형성할 수 있다. 또한 도전체(43a, 43b)와 금속 배선(48) 사이에도 절연 부재(도시하지 않음)를 마련하여 도전체(43a, 43b)와 금속 배선(48)의 단락을 방지할 수도 있다.

도전체(43a, 43b, 44a, 44b)는 별도로 마련된 인쇄 회로 기판(도시하지 않음)으로부터 구동 전압(Vdd) 또는 공통 전압(Vss)을 표시판(300)으로 전달한다. 두 쌍의 도전체(43a, 43b, 44a, 44b) 중 한 쌍은 공통 전압(Vss)을 나머지 한 쌍은 구동 전압(Vdd)을 전달할 수 있다.

도전체(43a, 43b, 44a, 44b) 위에는 보호막(45a, 45b, 46a, 46b)이 형성되어 있다. 보호막(45a, 45b, 46a, 46b)은 절연성의 물질로 이루어지는 것이 바람직하다. 이때 보호막(45a, 45b, 46a, 46b)은 도전체(43a, 43b, 44a, 44b)의 길이 방향의 양 끝이 노출되도록 덮여있다. 따라서 도전체(43a, 43b, 44a, 44b)에서 노출된 부분 중 하나는 구동 패키지(40)와 인쇄 회로 기판과 연결하는 패드부로 이용되며, 노출된 부분 중 다른 하나는 구동 패키지(40)와 표시판(300)을 연결하는 패드부로 이용된다.

이와 같이 하나의 구동 패키지(40)를 이용하여 데이터 전압뿐만 아니라 공통 전압(Vss) 및 구동 전압(Vdd)을 표시판(300)에 공급할 수 있으며, 표시판(300)의 제조 공정을 더욱 간단하게 할 수 있다.

도 11을 참고하면, 본 실시예에 따른 구동 패키지(40)는 두 쌍의 도전체(43a, 43b, 44a, 44b)를 각각 덮는 두 개의 보호막(48a, 48b)을 포함한다. 즉, 이러한 보호막(48a, 48b)은 도전체(43a, 43b, 44a, 44b) 별로 따로 보호막을 구비하는 것이 아니라 인접하는 도전체를 한꺼번에 덮는다. 따라서 절연성 물질로 이루어진 보호막(48a, 48b)이 인접하는 한 쌍의 도전체(43a 및 44a, 44a 및 44b) 사이에 존재하는 간극(47)을 채우므로, 도전체(43a 및 44a, 44a 및 44b) 사이의 단락을 더욱 확실히 방지할 수 있다.

도 12를 참고하면, 본 실시예에 따른 제2 구동 패키지(50)는 베이스 필름(51), 베이스 필름(51) 위에 실장되어 있는 구동 집적 회로 칩(52), 베이스 필름(51) 양 쪽 끝에 형성되어 있는 도전체(53a, 53b)를 포함한다. 도 7에 도시한 제1 구동 패키지(40)와 달리 제2 구동 패키지(50)은 한 쌍의 도전체(53a, 53b)를 구비한다. 도전체(53a, 53b)는 공통 전압(Vss)을 표시판(300)에 공급한다. 그러나 이에 한정되는 것은 아니며 도전체(53a, 53b)는 필요에 따라 구동 전압(Vdd)을 공급할 수도 있으며, 이러한 제2 구동 패키지(50)는 표시판(300)의 상부 주변 영역에 제1 구동 패키지(40) 대신에 설치될 수도 있다.

이제 도 13 및 도 14를 참조하여 본 발명의 다른 실시예에 따른 유기 발광 표시판에 대하여 설명한다.

도 13은 본 발명의 다른 실시예에 따른 유기 발광 표시판을 도시하는 평면도이며, 도 14는 본 발명의 다른 실시예에 따른 구동 패키지를 도시하는 평면도이다.

도 13을 참고하면, 본 실시예에 따른 유기 발광 표시판의 상부에는 제3 구동 패키지(60)가 연속적으로 부착되어 있다.

도 14를 참고하면, 베이스 필름(61) 위에 구동 집적 회로 칩(62)이 실장되어 있고, 베이스 필름(61)의 한 쪽 끝에는 도전체(65)가 보호막(63)에 덮인 상태로 형성되어 있다. 또한 도전체(63)와 금속 배선 사이에 절연 부재(66)를 마련하여 단락을 방지한다. 도 13의 구동 패키지(60)는 도 7 또는 도 11에 도시한 구동 패키지(40, 50)와는 달리 한 쪽에만 도전체(63)가 형성되어 있으며, 도전체(63)는 공통 전압(Vss) 또는 구동 전압(Vdd)을 표시판(300)에 전달할 수 있다. 도전체(63)를 공통 전압(Vss) 또는 구동 전압(Vdd)을 전달하는 두 가지의 제3 구동 패키지(60)를 표시판(300)의 상부에 번갈아 부착할 수 있다. 이로써 한정된 공간에서 데이터 전압뿐만 아니라 공통 전압(Vss) 및 구동 전압(Vdd)도 더욱 효과적으로 표시판에 공급할 수 있다.

이제 본 발명에 따른 구동 패키지(40, 50, 60)의 제조 방법에 대하여 설명한다.

우선 중앙부에 홀이 형성되어 있는 베이스 필름(41, 51, 61)을 마련하여 그 위 또는 아래에 금속 배선을 형성한다. 금속 배선은 베이스 필름(41, 51, 61)의 한 길이방향으로 형성하되 홀 부분에서 베이스 필름(41, 51, 61)의 마주보는 두 변과 각각 연결되도록 한다. 그 후 베이스 필름(41, 51, 61)의 홀 부분에 금속 배선과 연결되도록 구동 회로 칩(42, 52, 62)을 실장한다.

이어서 또 다른 베이스 필름을 마련하여 그 위에 도전층(43a, 43b, 44a, 44b, 53a, 53b, 63)을 형성한다. 그런 후 도전층(43a, 43b, 44a, 44b, 53a, 53b, 63) 위에 보호막(45a, 45b, 46a, 46b, 55a, 55b, 65)을 형성하되 도전층(43a, 43b, 44a, 44b, 53a, 53b, 63)의 길이방향의 양 쪽 끝을 노출하도록 한다.

그 후 도전층(43a, 43b, 44a, 44b, 53a, 53b, 63)이 형성되어 있는 베이스 필름과 구동 회로 칩(42, 52, 62)이 형성되어 있는 베이스 필름을 상호 접촉한다.

이 때 도전층은 도 7과 같이 구동 회로 칩(42)을 중심으로 양 쪽에 각각 두 개 씩 마련할 수 있으며, 도 12와 같이 양 쪽에 하나 씩 마련할 수도 있으며, 도 14와 같이 어느 한 쪽에만 마련할 수도 있다.

발명의 효과

이와 같이, 본 발명에 의하면 유기 발광 표시판의 한정된 공간에서 더욱 많은 전류를 효과적으로 인가시키며, 저비용으로 더욱 간단하게 공정을 진행할 수 있다.

이상에서 본 발명의 바람직한 실시예에 대하여 상세하게 설명하였지만 본 발명의 권리범위는 이에 한정되는 것은 아니고 다음의 청구범위에서 정의하고 있는 본 발명의 기본 개념을 이용한 당업자의 여러 변형 및 개량 형태 또한 본 발명의 권리범위에 속하는 것이다.

도면의 간단한 설명

도 1은 본 발명의 한 실시예에 따른 유기 발광 표시 장치의 블록도.

도 2는 본 발명의 한 실시예에 따른 유기 발광 표시 장치의 한 화소에 대한 등가 회로도.

도 3은 도 2에 도시한 유기 발광 표시 장치의 한 화소의 구동 트랜지스터와 유기 발광 다이오드의 단면의 한 예를 도시한 단면도.

도 4는 본 발명의 한 실시예에 따른 유기 발광 표시 장치의 유기 발광 다이오드의 개략도.

도 5는 본 발명의 한 실시예에 따른 유기 발광 표시 장치를 도시하는 평면도.

도 6은 본 발명의 다른 실시예에 따른 유기 발광 표시 장치를 도시하는 평면도.

도 7은 본 발명의 한 실시예에 따른 구동 패키지를 도시하는 평면도.

도 8은 도 7에 도시한 구동 패키지를 VIII-VIII 선을 따라 잘라 도시한 단면도.

도 9는 도 7에 도시한 구동 패키지를 IX-IX 선을 따라 잘라 도시한 단면도.
도 10은 도 7에 도시한 구동 패키지를 X-X 선을 따라 잘라 도시한 단면도.
도 11은 본 발명의 다른 실시예에 따른 구동 패키지를 도시하는 단면도.
도 12는 본 발명의 또 다른 실시예에 따른 구동 패키지를 도시하는 평면도.
도 13은 본 발명의 다른 실시예에 따른 유기 발광 표시 장치를 도시하는 평면도.
도 14는 본 발명의 또 다른 실시예에 따른 구동 패키지를 도시하는 평면도.

<도면 부호의 설명>

33, 34: 가요성 인쇄 회로 필름 40, 50, 60: 구동 패키지

41, 51, 61: 베이스 필름 42, 52, 62: 구동 회로 칩

43a, 43b, 44a, 44b, 53a, 53b, 63: 도전체

45a, 45b, 46a, 46b, 55a, 55b, 65: 보호막

47: 간극 48, 48a, 48b: 보호막

48': 연결 부재

110: 기관 124: 제어 단자 전극,

140: 절연막 154: 반도체,

163, 165: 접촉 부재 173: 입력 단자 전극,

175: 출력 단자 전극 180: 보호막,

185: 접촉 구멍 190: 화소 전극,

270: 공통 전극 300: 표시판

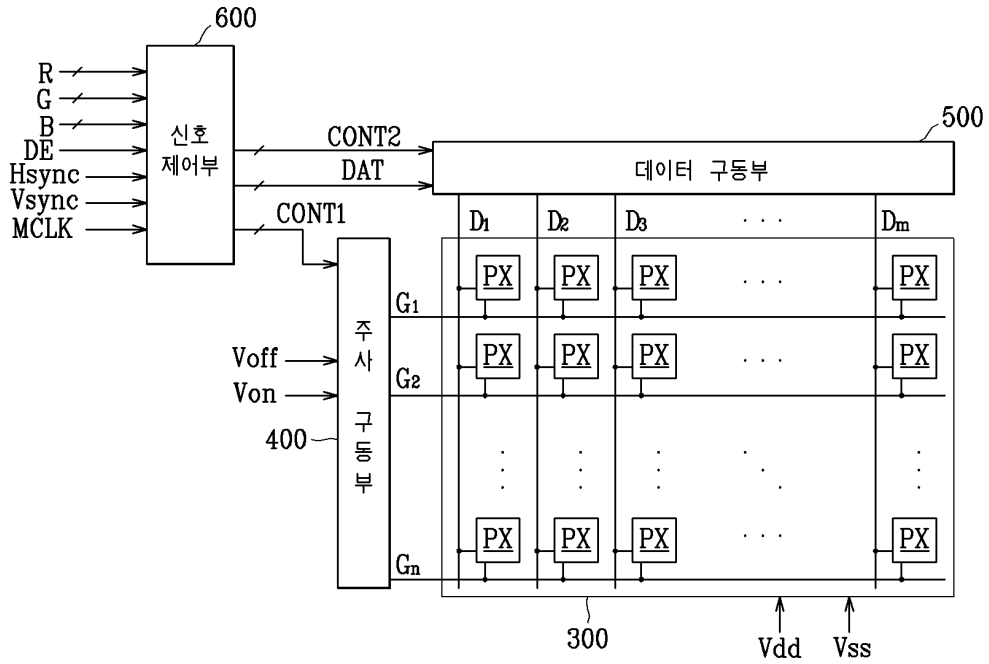
361: 격벽 370: 유기 발광 부재

400: 주사 구동부 500: 데이터 구동부,

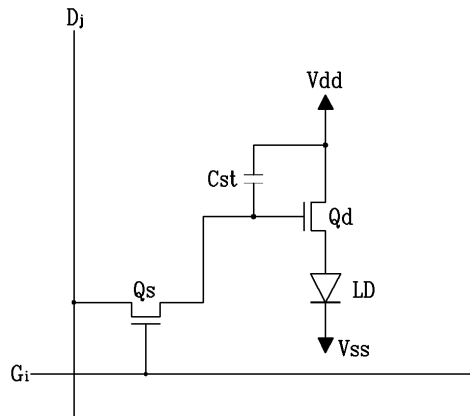
600: 신호 제어부

도면

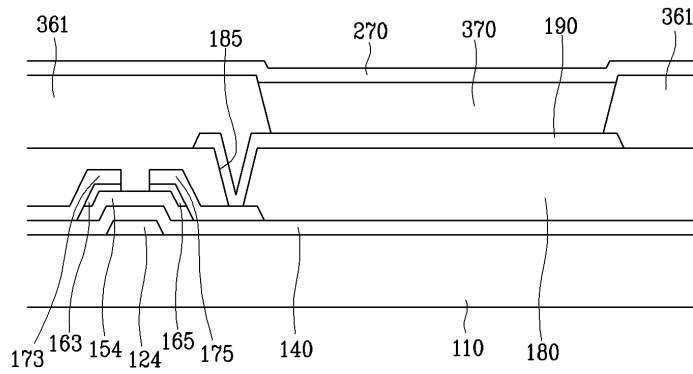
도면1



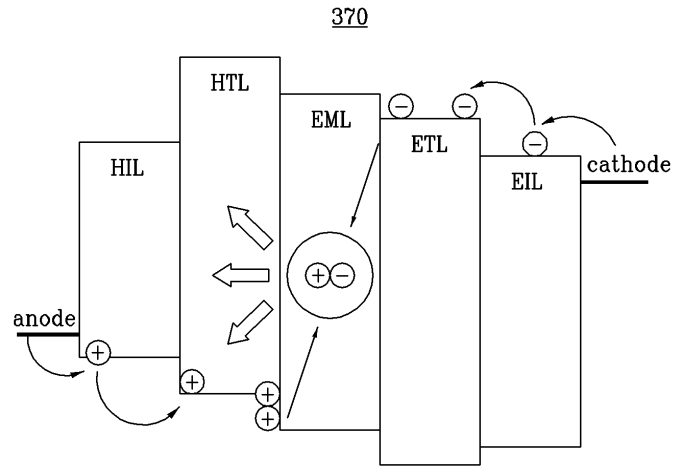
도면2



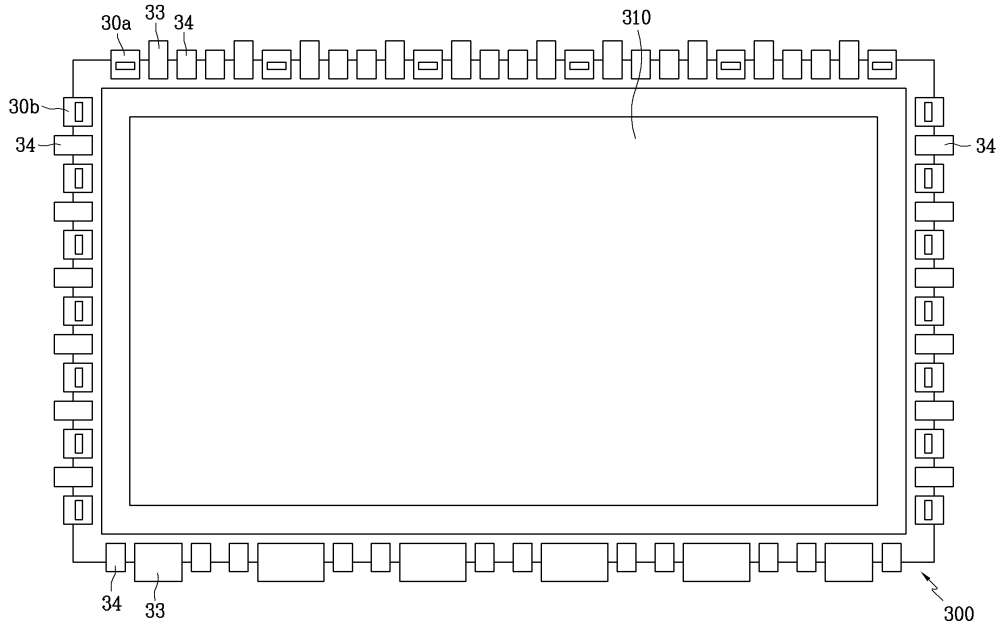
도면3



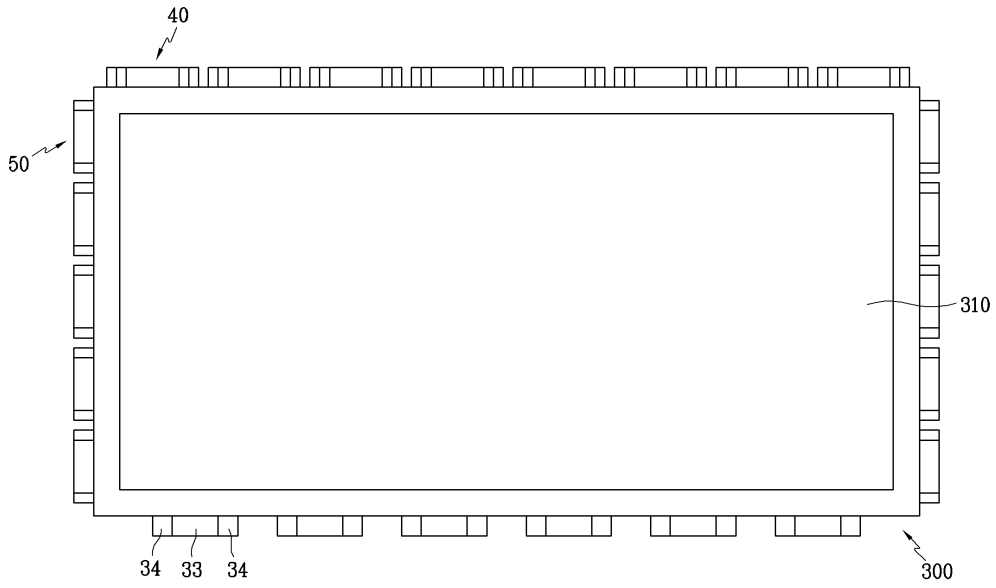
도면4



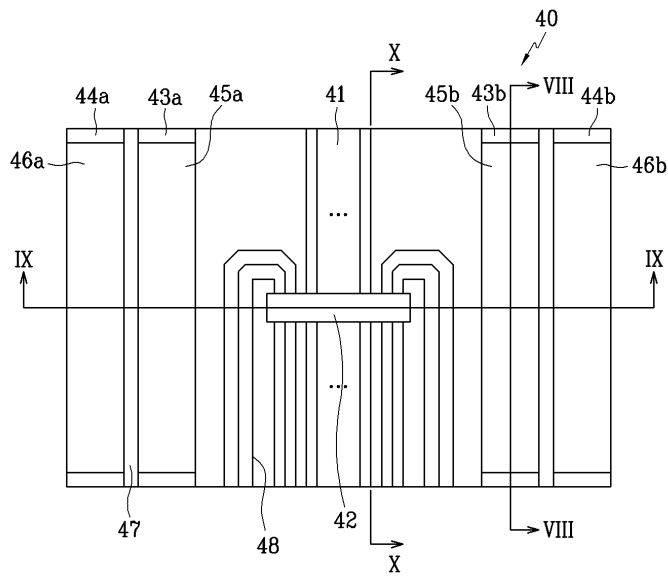
도면5



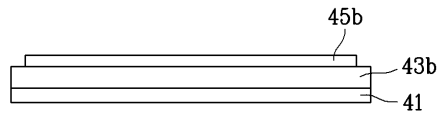
도면6



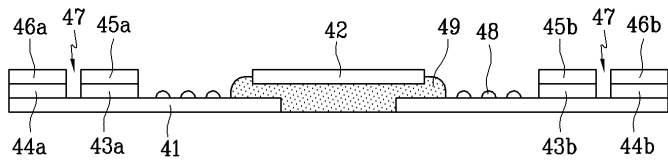
도면7



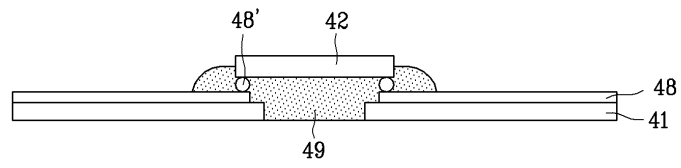
도면8



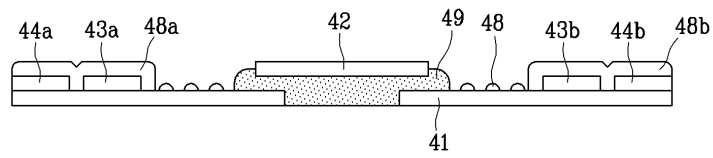
도면9



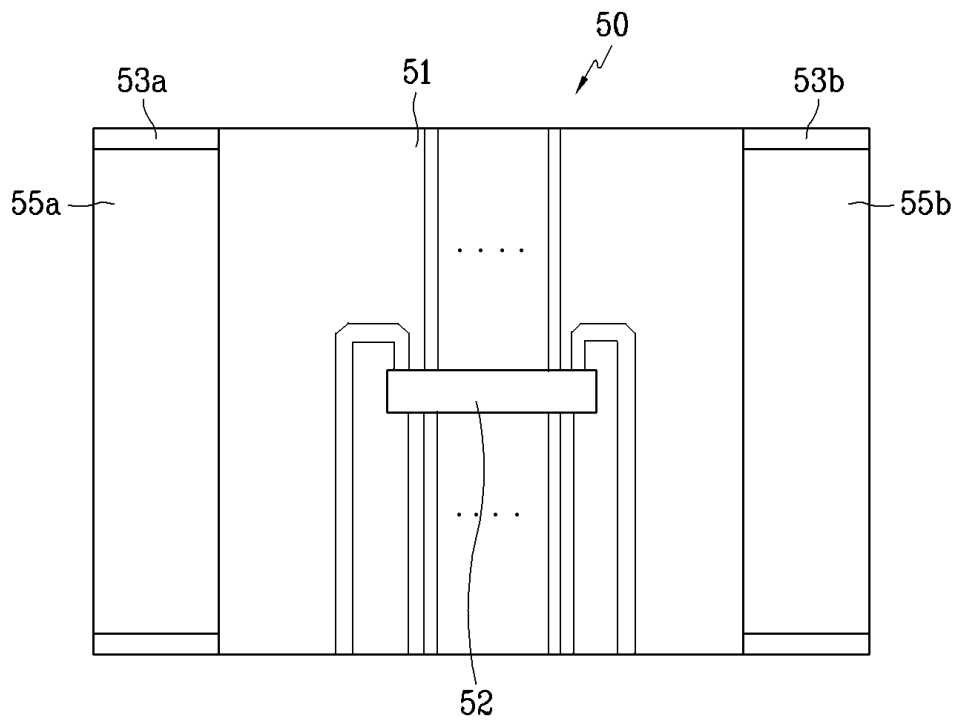
도면10



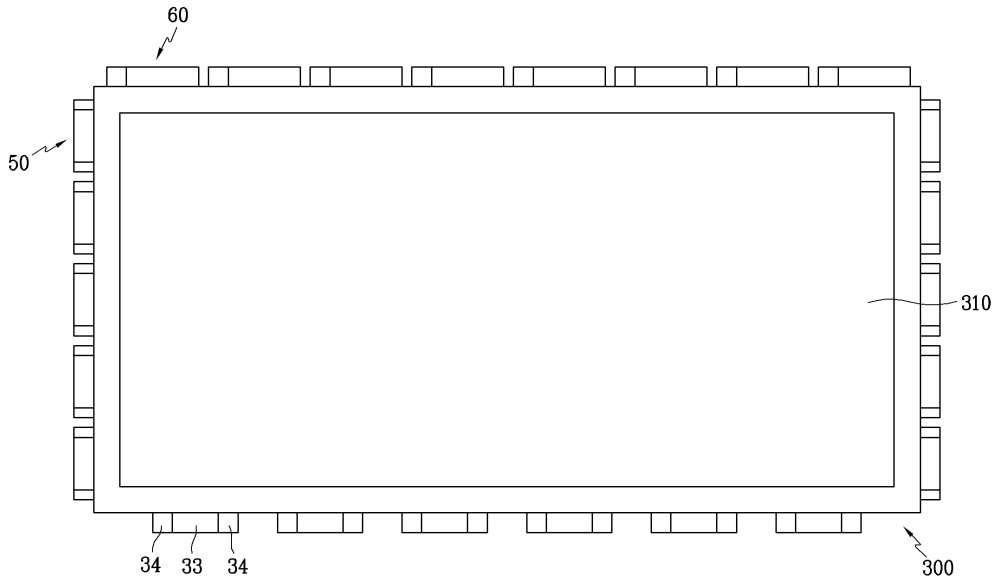
도면11



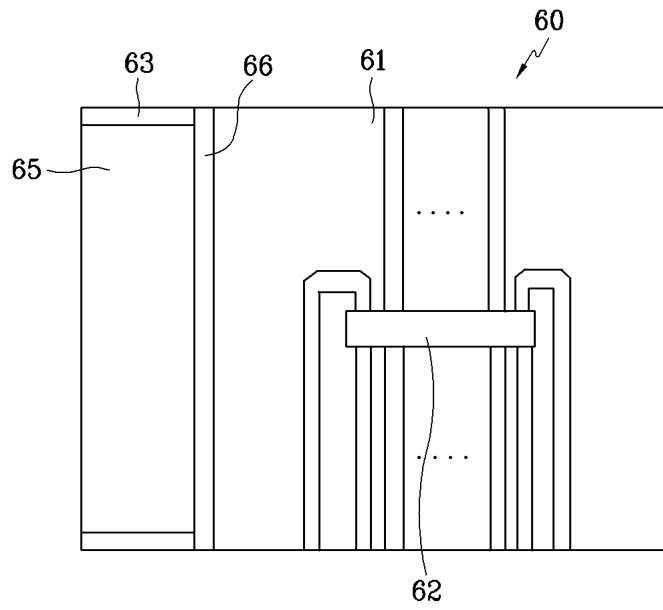
도면12



도면13



도면14



专利名称(译)	用于有机发光显示器的驱动膜，驱动封装，其制造方法以及包括该驱动膜的有机发光显示器		
公开(公告)号	KR1020070019401A	公开(公告)日	2007-02-15
申请号	KR1020050074340	申请日	2005-08-12
[标]申请(专利权)人(译)	三星电子株式会社		
申请(专利权)人(译)	三星电子有限公司		
当前申请(专利权)人(译)	三星电子有限公司		
[标]发明人	PARK KYONG TAE 박경태 KO CHUN SEOK 고춘석 SUNG SI DUK 성시덕		
发明人	박경태 고춘석 성시덕		
IPC分类号	H05B33/04 G09G3/30		
CPC分类号	H01L27/3276 G09G3/3233 G09G3/3291 H01L2224/73204 H01L2924/12044		
外部链接	Espacenet		

摘要(译)

本发明涉及用于有机发光显示装置的驱动膜，驱动封装和包括该驱动封装的有机发光显示装置。本发明的有机发光显示装置的驱动组件包括：基膜，包括中心和周边区域；多个导体，形成在安装的驱动电路芯片中的基膜中心的至少一部分上；在导体上形成的同时，在导体中暴露出纵向的双端的基膜和保护膜的周边区域。有机发光显示装置，TCP，FPC，IC芯片。

