

(19)대한민국특허청(KR)

(12) 공개특허공보(A)

(51) 。 Int. Cl.

H05B 33/22 (2006.01)

H05B 33/10 (2006.01)

(11) 공개번호

10-2006-0025243

(43) 공개일자

2006년03월21일

(21) 출원번호 10-2004-0073282

(22) 출원일자 2004년09월14일

(71) 출원인 엘지전자 주식회사
서울특별시 영등포구 여의도동 20번지

(72) 발명자 이정환
대구광역시 북구 구암동 칠곡미래타운 202동 601호
금도영
대구 달서구 상인동 동화아파트 101동 1403호
백광흠
경상북도 구미시 고아읍 원호리 454번지 한우리아파트 204동 606호
김기홍
대구광역시 동구 신암1동 경대아파트 403호

(74) 대리인 김영호

심사청구 : 있음

(54) 유기 전계발광 표시소자 및 그 제조방법

요약

본 발명은 발광효율 및 화질 저하를 방지할 수 있는 유기 전계발광 표시소자 및 그 제조방법에 관한 것이다.

본 발명에 따른 유기 전계발광 표시소자는 기판 상에 유기발광층을 사이에 두고 형성된 제1 및 제2 전극, 상기 제1 및 제2 전극 중 어느 하나와 나란한 격벽을 포함하는 유기전계발광어레이와; 상기 유기전계발광어레이를 감싸도록 형성된 보호격벽과; 상기 보호격벽의 모서리영역에서 안쪽으로 위치하며 상기 보호격벽을 따라 절곡지게 형성된 적어도 하나의 더미격벽을 특징으로 한다.

대표도

도 5

명세서

도면의 간단한 설명

도 1은 종래의 유기 전계발광 표시소자를 개략적으로 도시하는 평면도이다.

도 2는 도 1에 도시된 유기 전계발광 표시소자의 A영역을 구체적으로 나타내는 도면이다.

도 3은 도 2에 도시된 I-I'선 및 II-II'선을 절단하여 도시한 단면도이다.

도 4는 종래 유기 전계발광 표시소자의 발광원리를 설명하기 위한 도면이다.

도 5는 본 발명의 실시예에 따른 유기 전계발광 표시소자의 일부를 나타내는 도면이다.

도 6은 도 5에 도시된 III-III'선 및 IV-IV'선을 절단하여 도시한 단면도이다.

도 7a 내지 도 7f는 본 발명의 실시예에 따른 유기 전계발광 표시소자의 제조방법을 나타내는 도면이다.

<도면의 주요 부분에 대한 부호의 간단한 설명>

2,102 : 기관 4,104 : 애노드 전극

12,112 : 캐소드 전극 10,110 : 유기발광층

6,106 : 절연막 8,108 : 격벽

52,125 : 제2 라인 54,154 : 제1 라인

168 : 더미격벽 25,125 : 실런트

175 : 콘택홀 158 : 보호격벽

발명의 상세한 설명

발명의 목적

발명이 속하는 기술 및 그 분야의 종래기술

본 발명은 유기 전계발광 표시소자에 관한 것으로, 특히 발광효율 및 화질 저하를 방지할 수 있는 유기전계발광표시소자 및 그 제조방법에 관한 것이다.

최근, 음극선관(Cathode Ray Tube)의 단점인 무게와 부피를 줄일 수 있는 각종 평판표시장치들이 개발되고 있다. 이러한 평판표시장치는 액정표시장치(Liquid Crystal Display), 전계 방출 표시장치(Field Emission Display), 플라즈마 디스플레이 소자(Plasma Display Panel) 및 일렉트로 루미네스센스(Electro-Luminescence, 전계 발광 : 이하 "EL"라 함) 표시 소자 등이 있다.

이와 같은 평판표시장치의 표시품질을 높이고 대화면화를 시도하는 연구들이 활발히 진행되고 있다. 이들 중 EL 표시 소자는 스스로 발광하는 자발광소자이다. EL 표시 소자는 전자 및 정공 등의 캐리어를 이용하여 형광물질을 여기 시킴으로써 비디오 영상을 표시하게 된다.

이 EL 표시소자는 사용하는 재료에 따라 무기 EL 표시소자와 유기 EL 표시소자로 크게 나뉘어진다.

유기 EL 표시소자는 100~200V의 높은 전압을 필요로 하는 무기 EL 표시소자에 비해 5~20V 정도의 낮은 전압으로 구동됨으로써 직류 저전압 구동이 가능하다. 또한, 유기 EL 표시소자는 넓은 시야각, 고속 응답성, 고 콘트라스트비(contrast ratio) 등의 뛰어난 특징을 갖고 있으므로 그래픽 디스플레이의 픽셀(pixel), 텔레비전 영상 디스플레이나 표면광원(Surface Light Source)의 픽셀로서 사용될 수 있으며, 얇고 가벼우며 색감이 좋기 때문에 차세대 평면 디스플레이에 적합한 소자이다.

도 1은 일반적인 유기EL표시소자를 개략적으로 도시하는 도면이고, 도 2는 도 1의 일부(A영역)를 구체적으로 나타내는 평면도이고, 도 3은 도 2의 I-I'선 및 II-II'을 절단하여 도시한 단면도이다.

도 1 내지 도 3에 도시된 종래의 유기EL표시소자는 구동전극(예를 들어, 애노드 전극, 캐소드 전극) 등을 포함하는 유기EL어레이가 형성된 표시영역(P1)과, 표시영역(P1)의 구동전극들에 구동신호를 공급하는 패드부(25)가 위치하는 비표시영역(P2)을 구비한다.

표시영역(P1)에 형성된 유기EL어레이는 기판(2) 상에 형성된 애노드전극(4)과, 애노드 전극(4)과 교차하는 방향으로 형성된 캐소드 전극(12)이 형성된다.

애노드 전극(4)은 기판(2) 상에 소정간격으로 이격되어 다수개 형성된다. 이러한 애노드 전극(4)이 형성된 기판(2) 상에는 EL셀(EL) 영역마다 개구부를 갖는 절연막(6)이 형성된다. 절연막(6) 상에는 그 위에 형성되어질 유기발광층(10) 및 캐소드전극(12)의 분리를 위한 격벽(8)이 위치한다. 격벽(8)은 애노드 전극(4)을 가로지르는 방향으로 형성되며, 상단부가 하단부보다 넓은 폭을 가지게 되는 오버행(Overhang) 구조를 갖게 된다. 격벽(8)이 형성된 절연막(6) 상에는 유기화합물로 구성되는 유기발광층(10)과 캐소드전극(12)이 순차적으로 전면 증착된다. 유기발광층(10)은 절연막(6) 상에 정공 주입층, 정공 수송층, 발광층, 전자 수송층 및 전자 주입층이 적층되어 형성된다.

비표시영역(P2)에는 표시영역(P1)의 제1 전극(또는 애노드 전극)(4)에서 신장된 제1 라인(54)과, 제1 라인(52)을 통해 애노드 전극(4)에 데이터 전압을 공급하는 데이터 패드들이 형성되고, 제2 전극(또는 캐소드 전극)(12)과 접속된 제2 라인(52)과, 제2 라인(52)을 통해 스캔전압을 공급하는 스캔패드가 마련된다. 여기서, 제2 라인(52) 상에는 제2 라인(52)의 도전성을 향상시키기 위한 불투명도전층(52b)이 더 형성될 수 있다. 이러한 데이터 패드는 데이터 전압을 생성하는 제1 구동회로가 실장된 TCP와 접속되어 각 애노드 전극(4)에 데이터 전압을 공급한다. 스캔패드는 데이터 패드의 양측에 형성된다. 이러한 스캔패드는 스캔전압을 생성하는 제2 구동회로가 실장된 TCP와 접속되어 각 캐소드 라인(12)에 스캔전압을 공급한다.

표시영역(P1)의 유기EL어레이는 수분 및 산소에 쉽게 열화되는 특성을 가지고 있다. 이러한 문제를 해결하기 위하여 봉지(Encapsulation) 공정이 실시됨으로써 애노드 전극(2) 등의 유기EL어레이가 형성된 기판(2)과 캡(28)이 에폭시 수지와 같은 실런트(25)를 통해 합착된다. 캡(28)에는 그 배면 중앙부에는 수분 및 산소를 흡수하기 위한 게터(Getter;)가 충전됨으로써 산소 및 수분으로부터 유기EL어레이를 보호한다.

이와 같은 구조를 갖는 종래의 유기EL표시소자는 도 4에 도시된 바와 같이 애노드 전극(4)과 캐소드 전극(12) 사이에 전압이 인가되면, 캐소드 전극(12)으로부터 발생된 전자(또는 캐소드)는 전자 주입층(10a) 및 전자 수송층(10b)을 통해 발광층(10c) 쪽으로 이동된다. 또한, 애노드 전극(4)으로부터 발생된 정공(또는 애노드)은 정공 주입층(10d) 및 정공 수송층(10e)을 통해 발광층(10c) 쪽으로 이동한다. 이에 따라, 발광층(10c)에서는 전자수송층(10b)과 정공수송층(10e)으로부터 공급되어진 전자와 정공의 재결합으로 엑시톤(EXITON)이 형성되고, 이러한 엑시톤은 다시 기저상태로 여기되면서 일정한 에너지의 빛을 애노드 전극(4)을 통하여 외부로 방출됨으로써 화상이 표시되게 된다.

한편, 이러한 유기EL표시소자는 캡(28)과 기판(2)의 합착시 실런트(25)가 격벽(8)과 격벽(8) 사이를 경유하여 표시영역(P1)의 유기EL어레이로 흘러 들어가는 일이 빈번히 일어난다. 이러한 실런트(25)는 많은 양의 수분, 산소 및 불순물을 다수 포함함으로써 유기EL어레이의 유기발광층(10)에 손상을 가하게 된다. 이에 따라, 소자의 발광효율 및 화질이 저하되는 문제가 발생된다.

발명이 이루고자 하는 기술적 과제

따라서, 본 발명의 목적은 실런트의 유기전계발광어레이로의 유입을 방지함으로써 발광효율 및 화질 저하를 방지할 수 있는 유기 전계발광 표시소자 및 그 제조방법을 제공하는데 있다.

발명의 구성 및 작용

상기 목적들을 달성하기 위하여, 본 발명에 따른 유기 전계발광 표시소자는 기판 상에 유기발광층을 사이에 두고 형성된 제1 및 제2 전극, 상기 제1 및 제2 전극 중 어느 하나와 나란한 격벽을 포함하는 유기전계발광어레이와; 상기 유기전계발광어레이를 감싸도록 형성된 보호격벽과; 상기 보호격벽의 모서리영역에서 안쪽으로 위치하며 상기 보호격벽을 따라 절곡지게 형성된 적어도 하나의 더미격벽을 특징으로 한다.

상기 더미격벽들의 끝단은 서로 연결되는 것을 특징으로 한다.

상기 보호격벽은 상기 격벽 및 더미격벽보다 상대적으로 넓은 선폭을 갖는 것을 특징으로 한다.

상기 보호격벽은 65~75 μm 정도이고, 상기 격벽 및 더미격벽은 10~20 μm 정도인 것을 특징으로 한다.

본 발명에 따른 유기전계발광표시소자의 제조방법은 기판의 표시영역에 제1 전극을 형성하는 단계와; 상기 전극 상의 발광영역을 노출시키는 절연막을 형성하는 단계와; 상기 표시영역상에 형성되며 상기 제1 전극과 교차되는 격벽과, 상기 표시영역을 감싸도록 형성되는 보호격벽과, 상기 보호격벽의 모서리영역에서 안쪽으로 위치하며 상기 보호격벽을 따라 절곡지게 형성된 적어도 하나의 더미격벽을 형성하는 단계와; 상기 제1 전극 상의 발광영역에 유기발광층을 형성하는 단계와; 상기 유기발광층을 사이에 두고 상기 제1 전극과 교차되게 형성된 제2 전극을 형성하는 단계를 포함하는 것을 특징으로 한다.

상기 보호격벽은 상기 격벽 및 더미격벽보다 상대적으로 넓은 선폭을 갖는 것을 특징으로 한다.

상기 더미격벽들의 끝단은 서로 연결되는 것을 특징으로 한다.

상기 목적 외에 본 발명의 다른 목적 및 특징들은 첨부한 설명 예들에 대한 설명을 통하여 명백하게 드러나게 될 것이다.

이하, 도 5 내지 도 7f를 참조하여 본 발명의 바람직한 실시예에 대하여 설명하기로 한다.

도 5는 본 발명의 실시예에 따른 유기 EL 표시소자의 일부분을 나타내는 도면이고, 도 6은 도 5의 III-III'선 및 IV-IV'선을 절단하여 도시한 단면도이다.

도 5 및 도 6에 도시된 유기EL표시소자는 애노드전극 등을 포함하는 유기EL어레이가 형성된 표시영역(P1)과, 표시영역(P1)의 구동전극 들에 구동신호를 공급하는 패드부가 위치하는 비표시영역(P2)을 구비한다.

표시영역(P1)에는 기판(102) 상에 형성된 애노드전극(104)과, 애노드 전극(104)과 교차하는 방향으로 형성된 캐소드 전극(112)을 포함하는 유기EL어레이가 형성된다.

애노드 전극(104)은 기판(102) 상에 소정간격으로 이격되어 다수개 형성된다. 이러한 애노드 전극(104)이 형성된 기판(102) 상에는 EL셀(EL) 영역마다 발광영역을 정의하는 개구부를 포함하는 절연막(106)이 형성된다. 절연막(106) 상에는 상단부가 하단부보다 넓은 폭을 갖는 오버행(Overhang) 구조의 격벽(108)이 형성된다.

격벽(108)은 그 위에 형성되어질 유기발광층(110) 및 캐소드 라인(112)을 분리하는 역할을 한다.

격벽(108)이 형성된 절연막(106) 상에는 유기화합물로 구성되는 유기발광층(110)과 캐소드전극(112)이 순차적으로 전면 증착된다. 유기발광층(110)은 절연막(106) 상에 정공 주입층, 정공 수송층, 발광층 및 전자 수송층 및 전자 주입층이 적층되어 형성된다.

비표시영역(P2)에는 표시영역(P1)의 애노드 전극(104)에서 신장된 제1 라인(미도시)과, 제1 라인을 통해 애노드 전극(104)에 데이터 전압을 공급하는 데이터 패드들이 형성되고, 캐소드 전극(112)과 접속된 제2 라인(152)과, 제2 라인(152)을 통해 스캔전압을 공급하는 스캔패드가 마련된다. 여기서, 캐소드 전극(112)은 제2 라인(152)과 접속되고, 제2 라인(152) 상에는 제2 라인(152)의 도전성을 향상시키기 위한 불투명도전층(152b)이 더 형성될 수도 있다.

데이터 패드는 데이터 전압을 생성하는 제1 구동회로가 실장된 TCP와 접속되어 각 애노드 전극(104)에 데이터 전압을 공급한다. 스캔패드는 데이터 패드의 양측에 형성된다. 이러한 스캔패드는 스캔전압을 생성하는 제2 구동회로가 실장된 TCP와 접속되어 각 캐소드 라인(112)에 스캔전압을 공급한다.

비표시영역(P2)에는 유기EL어레이를 포함하는 표시영역(P1)을 감싸도록 형성됨으로써 유기EL어레이를 보호하는 보호격벽(158)이 형성된다. 또한, 보호격벽(158)의 각 모서리에는 보호격벽(158)의 모서리영역에서 안쪽으로 위치하며 보호격벽(158)을 따라 절곡지게 형성된 적어도 하나의 더미격벽(168)이 형성된다.

보호격벽(158) 및 더미격벽(168)은 기판(102)과 캡(128)의 합착시 이용되는 실런트(125)로부터 유기EL어레이를 보호하는 역할을 한다.

이를 좀더 구체적으로 설명하면 다음과 같다.

캡(미도시)과 기관(102)의 합착시 실린트(125)가 표시영역(P1)의 유기EL어레이로 흘러 들어가는 일이 빈번히 일어난다. 특히, 표시영역(P1)의 모서리 영역으로의 실린트(125) 유입량이 상대적으로 많게 된다.

여기서, 보호격벽(158)은 표시영역(P1)을 감싸도록 형성됨으로써 실린트(125)가 유기EL어레이로 유입되는 것이 방지된다. 또한, 상대적으로 많은 양의 실린트(125)가 보호격벽(158)의 모서리에 집중되어 소량의 실린트(125)가 보호격벽(158)을 넘더라도 적어도 하나의 더미격벽(168)에 의해 차단되게 됨으로써 유기EL어레이가 보호된다.

이에 따라, 유기EL어레이의 유기발광층(110)의 손상이 방지됨으로써 발광효율 및 화질 저하가 방지된다.

여기서, 보호격벽(158)은 격벽(108) 및 더미격벽(168)보다 상대적으로 넓은 선폭을 갖는다. 예를 들어, 보호격벽(158)의 선폭(D1)은 65~75 μ m 정도이고 상기 격벽(108) 및 더미격벽(168)의 선폭(D2)은 10~20 μ m 정도이다. 또한, 적어도 하나의 더미격벽(168)들의 끝단은 서로 연결되게 형성됨으로써 더미격벽(168) 사이의 공간으로 소량의 실린트(125)가 유입되더라도 더미격벽(168) 사이의 공간을 벗어날 수 없게 됨으로써 유기EL어레이의 보호에 만전을 기할 수 있게 된다.

이와 같이, 본 발명에 따른 유기 전계발광 표시소자는 유기전계발광어레이를 감싸도록 형성된 보호격벽(158)과, 보호격벽(158)의 각 모서리영역에서 안쪽으로 위치하며 보호격벽(158)을 따라 절곡지게 형성된 적어도 하나의 더미격벽(168)을 구비한다. 이에 따라, 표시영역(P1)에 형성된 유기EL어레이가 보호격벽(158)에 의해 감싸지게 되고 표시영역의 모서리로 유입되는 많은 양의 실린트는 더미 격벽(168)에 의해 차단됨으로써 유기발광층(110)의 손상이 방지된다. 이로써, 발광효율 및 화질 저하를 방지할 수 있게 된다.

도 7a 내지 도 7f는 본 발명에 따른 유기 EL 표시소자의 제조방법을 설명하기 위한 도면들이다.

먼저, 소다라임(Sodalime) 또는 경화유리를 이용하여 형성된 기관(102) 상에 금속투명도전성물질이 증착된 후 포토리소그래피공정과 식각공정에 의해 패터닝됨으로써 도 7a에 도시된 바와 같이 애노드전극(104), 제1 라인(미도시) 및 제2 라인(152)이 형성된다. 여기서, 금속물질로는 인듐-틴-옥사이드(Indium-Tin-Oxide) 또는 SnO₂ 등이 이용된다. 이후, 제2 라인(152) 상에 제2 라인(152)의 도전성을 향상시킬 수 있는 불투명도전층이 형성될 수 있다.

애노드전극(104) 및 제2 라인(152) 형성된 기관(102) 상에 감광성절연물질이 스핀코팅(Spin-Coating)법에 의해 코팅된 후 포토리소그래피공정 및 식각공정에 의해 패터닝됨으로써 도 7b에 도시된 바와 같이 표시영역(P1)의 발광영역을 노출시키는 절연막(106)이 형성된다.

절연막(106) 상에 감광성유기물질이 증착된 후 포토리소그래피공정 및 식각공정에 의해 패터닝됨으로써 도 7c에 도시된 바와 같이 격벽(108), 보호격벽(158) 및 더미격벽(168)이 형성된다.

격벽(108)은 화소를 구분해주기 위해 다수개의 애노드전극(4)과 교차되도록 표시영역(P1)의 비발광영역에 형성되고, 보호격벽(158)은 유기EL어레이를 포함하는 표시영역(P1)을 감싸도록 형성된다. 더미격벽(168)은 보호격벽(158)의 각 모서리영역에서 안쪽으로 위치하며 보호격벽(158)을 따라 절곡지게 형성되며, 각각의 더미격벽(168)의 끝단은 서로 연결된다.

보호격벽(158)은 격벽(108) 및 더미격벽(168)보다 상대적으로 넓은 선폭을 갖는다. 예를 들어, 보호격벽(158)의 선폭(D1)은 65~75 μ m 정도이고 상기 격벽(108) 및 더미격벽(168)의 선폭(D2)은 10~20 μ m 정도이다.

이후, 애노드 전극(104) 상의 발광영역 상에 도 7d에 도시된 바와 같이 유기발광층(110)이 형성된다.

유기발광층(110)이 형성된 기관(102) 상에 금속물질이 증착됨으로써 도 7e에 도시된 바와 같이 격벽(108)과 나란하게 형성되며 제2 라인(152)과 접속되는 캐소드전극(112)이 형성된다.

이후, 도 7f에 도시된 바와 같이 유기EL어레이가 형성된 기관(102)이 실린트(125)를 통해 캡(128)과 합착된다.

발명의 효과

상술한 바와 같이, 본 발명에 따른 유기 EL 표시소자 및 그 제조방법은 유기전계발광어레이를 감싸도록 형성된 보호격벽과, 보호격벽의 각 모서리영역에서 안쪽으로 위치하며 보호격벽을 따라 절곡지게 형성된 적어도 하나의 더미격벽을 구비함으로써 캡과 기관의 합착시 이용되는 실런트에 의한 유기발광층의 손상이 방지된다. 이로써, 발광효율 및 화질 저하를 방지할 수 있게 된다.

이상 설명한 내용을 통해 당업자라면 본 발명의 기술사상을 일탈하지 아니하는 범위에서 다양한 변경 및 수정이 가능함을 알 수 있을 것이다. 따라서, 본 발명의 기술적 범위는 명세서의 상세한 설명에 기재된 내용으로 한정되는 것이 아니라 특허 청구의 범위에 의해 정하여져야만 할 것이다.

(57) 청구의 범위

청구항 1.

기관 상에 유기발광층을 사이에 두고 형성된 제1 및 제2 전극, 상기 제1 및 제2 전극 중 어느 하나와 나란한 격벽을 포함하는 유기전계발광어레이와;

상기 유기전계발광어레이를 감싸도록 형성된 보호격벽과;

상기 보호격벽의 모서리영역에서 안쪽으로 위치하며 상기 보호격벽을 따라 절곡지게 형성된 적어도 하나의 더미격벽을 특징으로 하는 유기전계발광표시소자.

청구항 2.

제 1 항에 있어서,

상기 더미격벽들의 끝단은 서로 연결되는 것을 특징으로 하는 유기전계발광표시소자.

청구항 3.

제 1 항에 있어서,

상기 보호격벽은 상기 격벽 및 더미격벽보다 상대적으로 넓은 선폭을 갖는 것을 특징으로 하는 유기전계발광표시소자.

청구항 4.

제 1 항에 있어서,

상기 보호격벽은 65~75 μm 정도이고, 상기 격벽 및 더미격벽은 10~20 μm 정도인 것을 특징으로 하는 유기전계발광표시소자.

청구항 5.

기관의 표시영역에 제1 전극을 형성하는 단계와;

상기 전극 상의 발광영역을 노출시키는 절연막을 형성하는 단계와;

상기 표시영역상에 형성되며 상기 제1 전극과 교차되는 격벽과, 상기 표시영역을 감싸도록 형성되는 보호격벽과, 상기 보호격벽의 모서리영역에서 안쪽으로 위치하며 상기 보호격벽을 따라 절곡지게 형성된 적어도 하나의 더미격벽을 형성하는 단계와;

상기 제1 전극 상의 발광영역에 유기발광층을 형성하는 단계와;

상기 유기발광층을 사이에 두고 상기 제1 전극과 교차되게 형성된 제2 전극을 형성하는 단계를 포함하는 것을 특징으로 하는 유기전계발광표시소자의 제조방법.

청구항 6.

제 5 항에 있어서,

상기 보호격벽은 상기 격벽 및 더미격벽보다 상대적으로 넓은 선폭을 갖는 것을 특징으로 하는 유기전계발광표시소자의 제조방법.

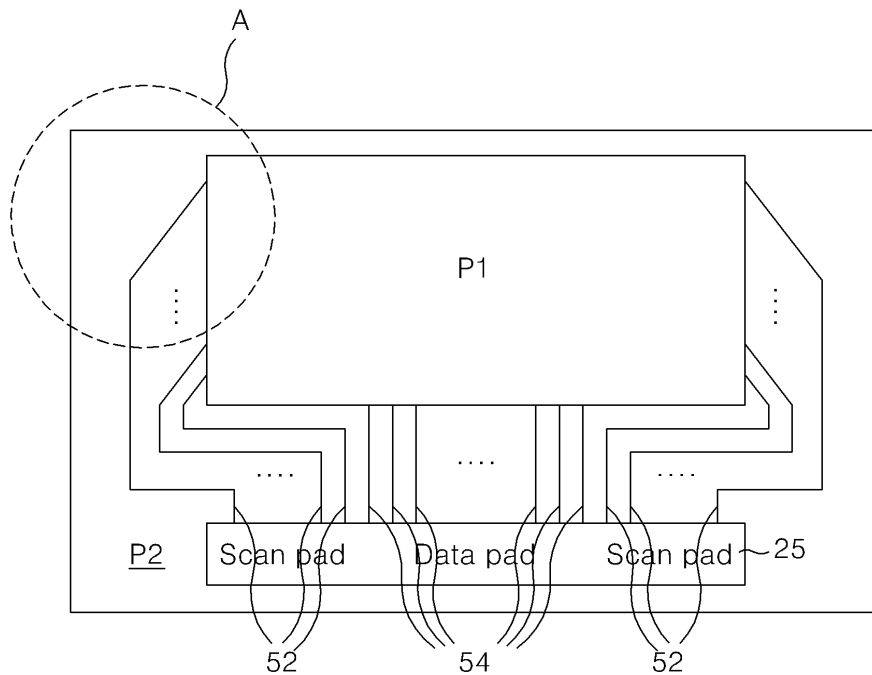
청구항 7.

제 5 항에 있어서,

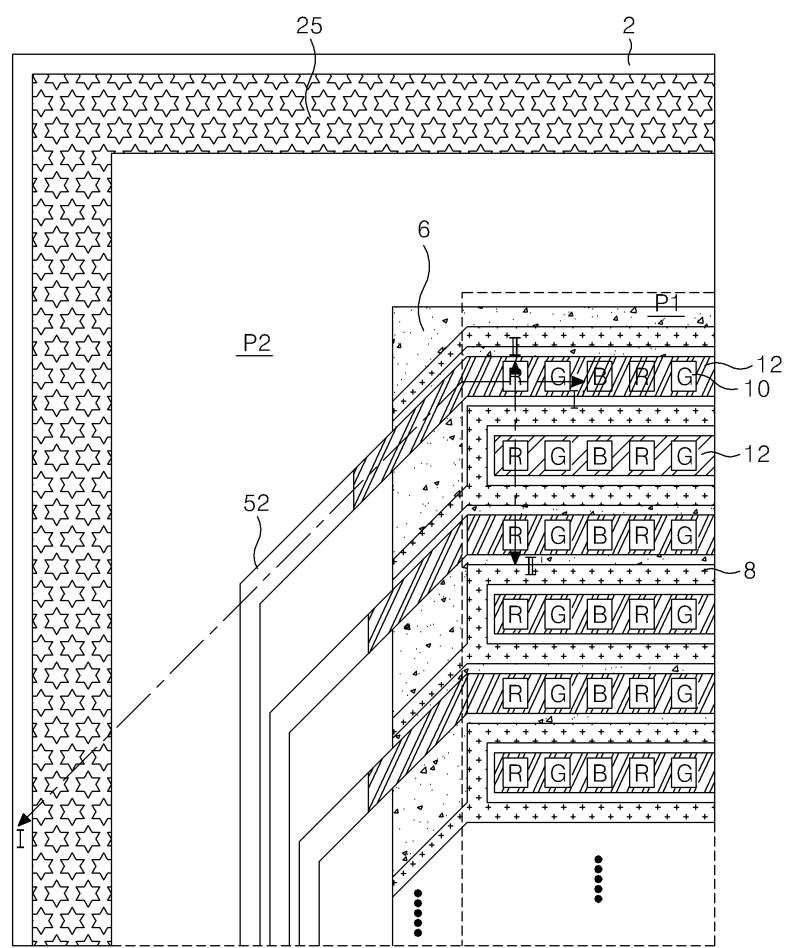
상기 더미격벽들의 끝단은 서로 연결되는 것을 특징으로 하는 유기전계발광표시소자의 제조방법.

도면

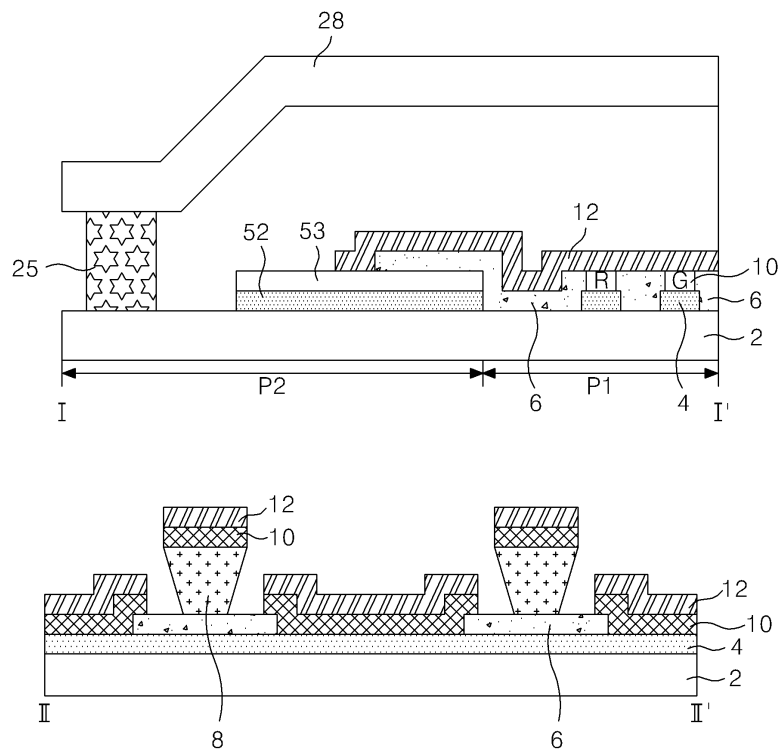
도면1



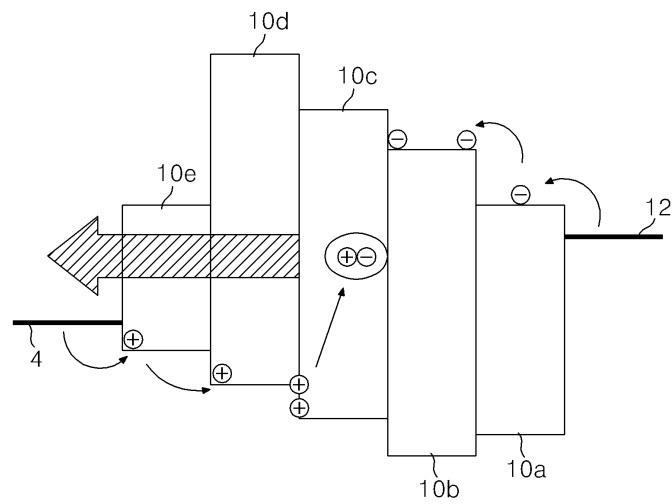
도면2



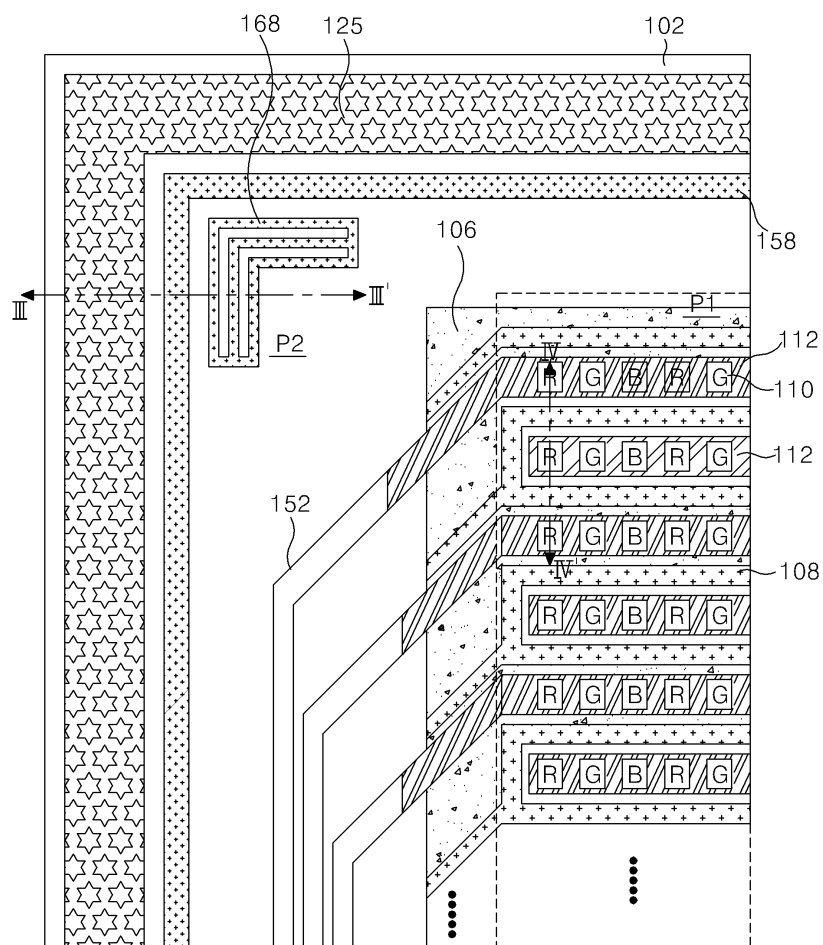
도면3



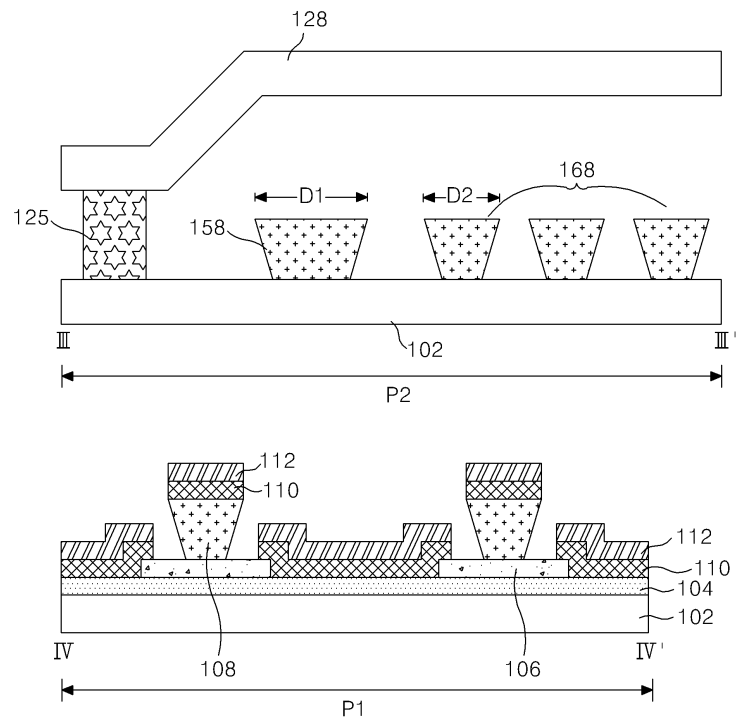
도면4



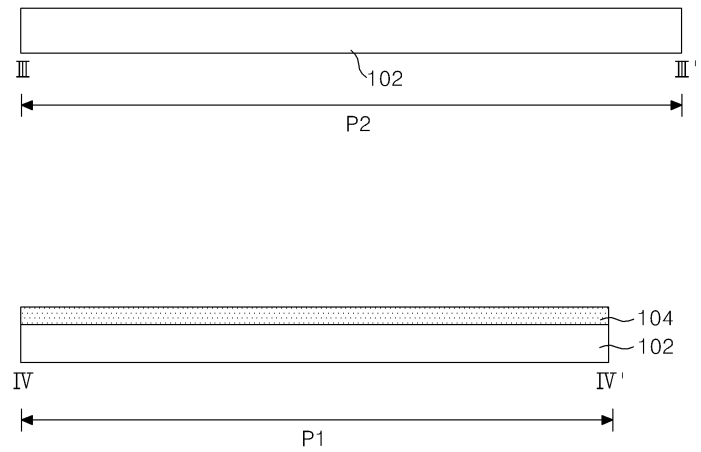
도면5



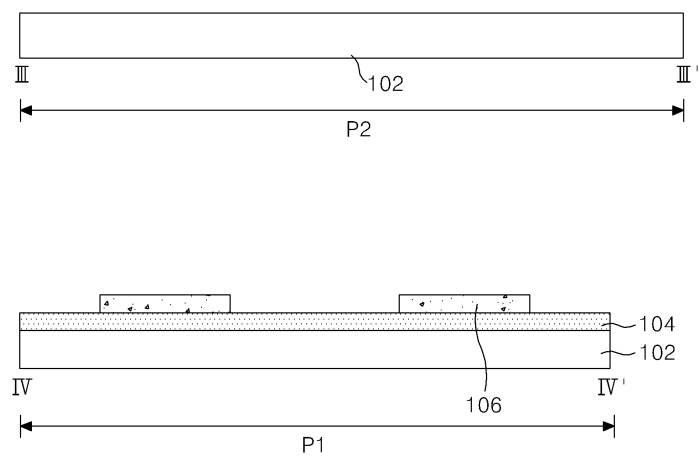
도면6



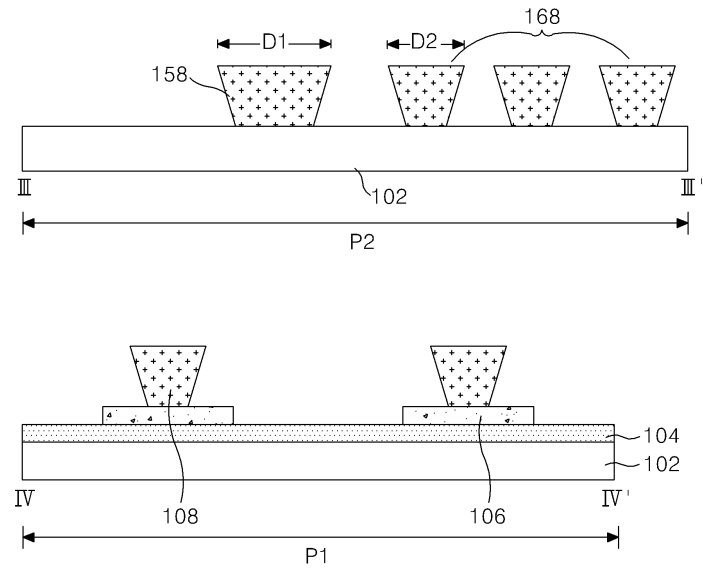
도면7a



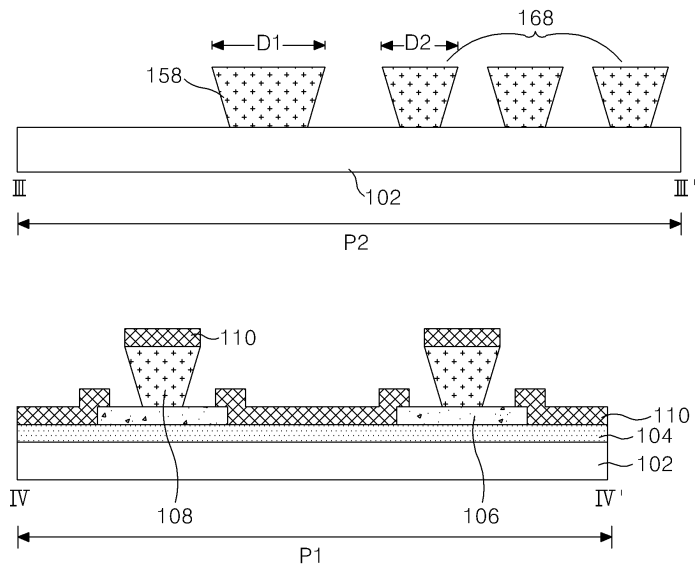
도면7b



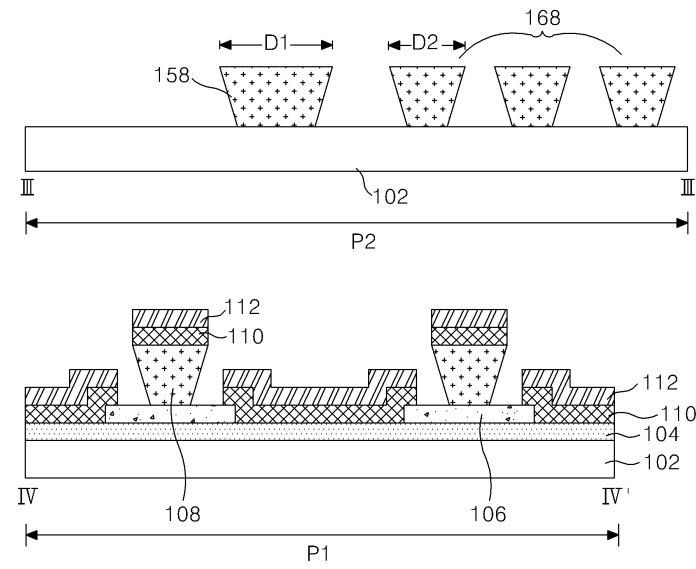
도면7c



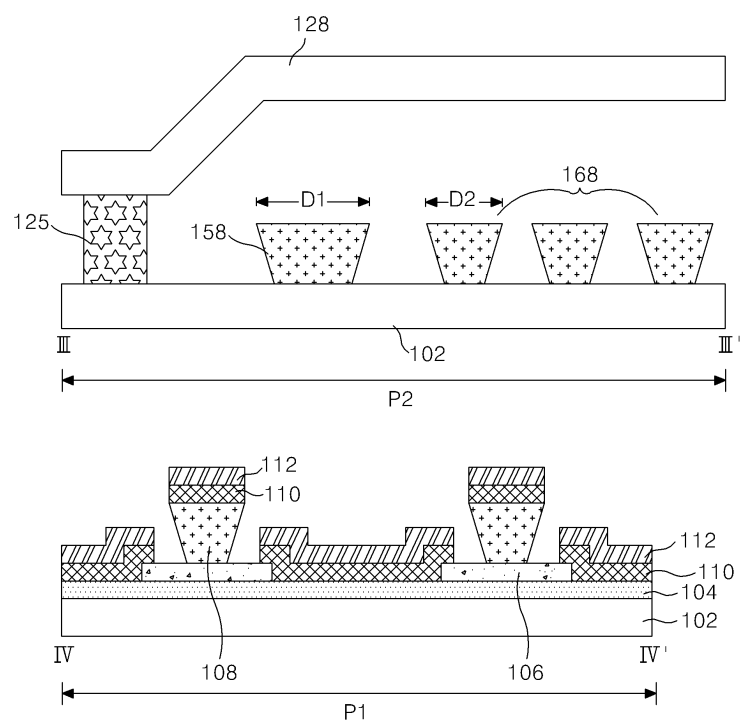
도면7d



도면7e



도면7f



专利名称(译)	有机电致发光显示装置及其制造方法		
公开(公告)号	KR1020060025243A	公开(公告)日	2006-03-21
申请号	KR1020040073282	申请日	2004-09-14
申请(专利权)人(译)	LG电子公司		
当前申请(专利权)人(译)	LG电子公司		
[标]发明人	LEE JUNGHWAN 이정환 KEUM DOYOUNG 금도영 BAIK KWANGHEUM 백광흠 KIM KIHONG 김기홍		
发明人	이정환 금도영 백광흠 김기홍		
IPC分类号	H05B33/22 H05B33/10		
CPC分类号	H01L51/5246 H01L27/3223 H01L27/3283		
代理人(译)	杨镐		
其他公开文献	KR100623451B1		
外部链接	Espacenet		

摘要(译)

本发明涉及有机电致发光显示装置及其制造方法，其可以防止发光效率和图像质量劣化。根据本发明的有机电致发光显示装置包括有机电致发光阵列，该有机电致发光阵列包括形成在基板上的第一和第二电极，其间插入有机发光层，以及与第一和第二电极中的任何一个对准的障肋；形成围绕有机电致发光阵列的保护屏障；并且至少一个伪阻挡壁位于保护阻挡肋的边缘区域内，并形成沿保护阻挡肋弯曲。 五

