

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl.⁷
H05B 33/10

(11)
(43)

10-2004-0039789
2004 05 12

(21) 10-2002-0067975
(22) 2002 11 04

(71) 575

(72) 3 3 310

289-12 101 502

(74)
:

(54)

UV

;
;
;
;

UV

,

2b

1 ,

2a 2c UV

,

* *

200 : 210 :

220 : 221 :

223, 225 : / 227, 229 : /

230 : 235 :

240 : 250 :

255 : 260 :

270 : 280 :

1 , .

1 , (100) (110) / (1
21, 123) (121) (125) / (121, 123) / (1
/ (127,129) (120) .

129) , (120)가 (110) (130) / (127), (
(129) (135) .

(130) (135) (129) (140) .
(150) , (140) (155) .

), (160) PEDOT PANI (HTL, hole transport layer
(180) (155) (160) (170) ,

, (ink-jet)
(LITI) .

가 EL(electro-luminescence) , EL (solution)
,

R, G, B ,

(bank layer)

10-1999-7010647 .

가 .

(140) (170) (160) (140) (170)
 가 (160) (140)

UV

UV

UV

2a 2c

2a (200) (210) (210) (220) (220) (221) / (221, 223) (225)
 / (227, 229) / (227, 229)
 (220)가 (210) (230) (230)
 / (227), (229) (229) (229) (235)
 (230) (240)

T PANI (250) (255) (250) (255) (240) PEDO
 (260)

2b (260) (260) UV(310) (300)
 (240)

(260) UV(310) , (260)

, UV가 가 (265) , UV가 (261) ,

2c) , (260) (270) (260) (260)

1) 가 (265) UV (240) (240) (270) (26)

(240) , (260) (261) (265) UV

(260) (260) (240) UV

UV 가 UV UV

(250) 가 UV UV

가 UV UV가

(57)

1.

;

;

;

;

;

2.

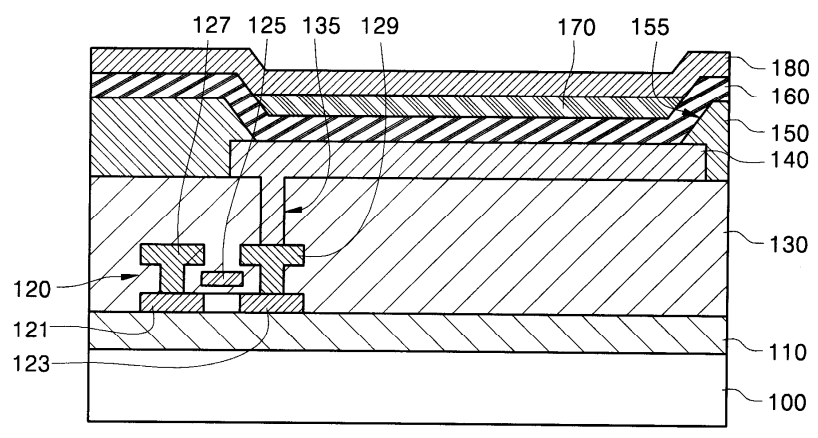
1 , UV

3.

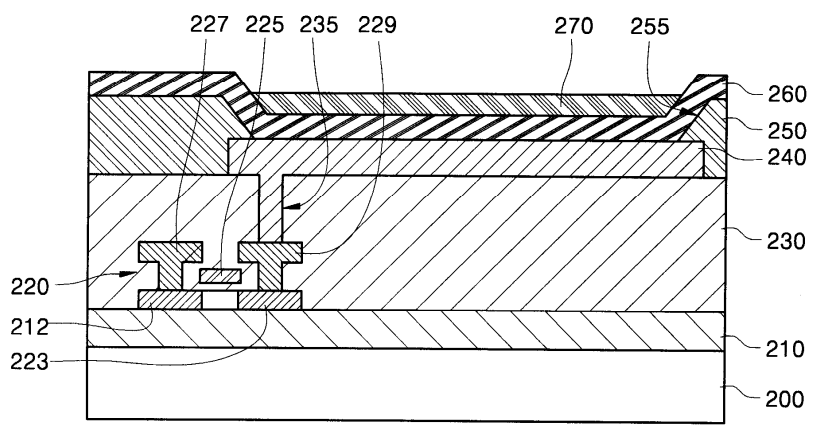
1 ,

- 3
- 4.
- 5.

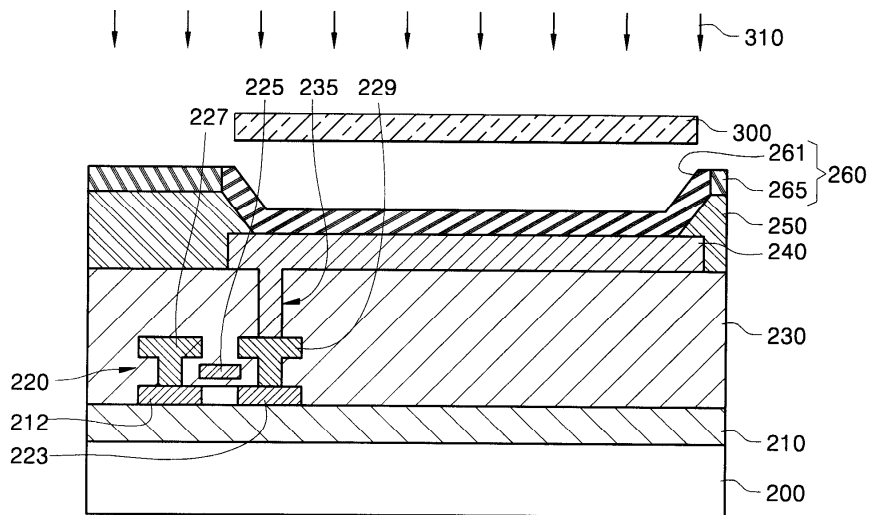
1



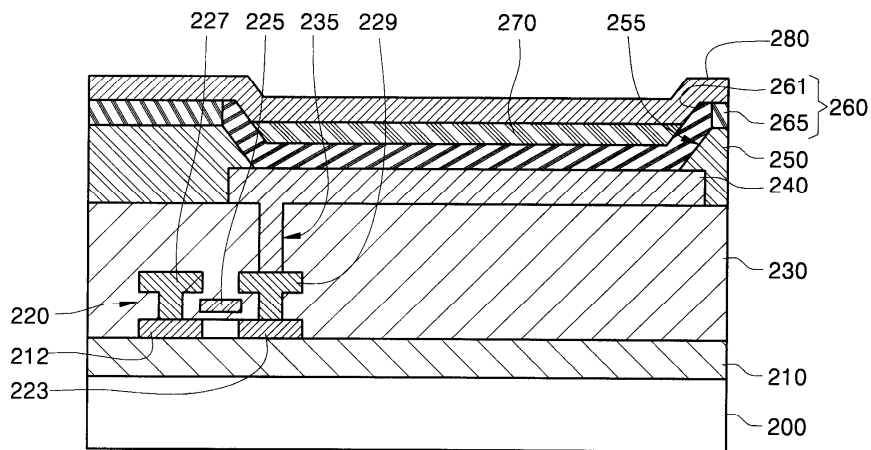
2a



2b



2c



专利名称(译)	有机电致发光显示装置及其制造方法		
公开(公告)号	KR1020040039789A	公开(公告)日	2004-05-12
申请号	KR1020020067975	申请日	2002-11-04
申请(专利权)人(译)	三星SD眼有限公司		
当前申请(专利权)人(译)	三星SD眼有限公司		
[标]发明人	PARK JOONYOUNG 박준영 KIM JAEJUNG 김재중		
发明人	박준영 김재중		
IPC分类号	H01L51/40 H01L51/50 H01L51/00 H01L51/56 H05B33/10 H01L51/30 H05B33/12 H01L27/32 H05B33/26 H05B33/22		
CPC分类号	H01L51/56 H01L51/0037 Y10S428/917 H01L51/0005 H01L51/5048 H05B33/26 H01L27/3295		
代理人(译)	PARK, 常树		
其他公开文献	KR100491146B1		
外部链接	Espacenet		

摘要(译)

本发明涉及到它不仅可以提高打印质量时喷墨系统形成的发光层可以减小像素的OLED显示装置以及制造该空穴传输层的方法之间的漏电流的UV任选表面处理。本发明的有机电致发光显示器包括：在基板上形成下电极；形成具有暴露下电极的一部分的开口的绝缘膜；在基板的整个表面上形成空穴传输层；选择性地处理空穴传输层；在空穴传输层的未经表面处理的部分上形成发光层；并在基板的整个表面上形成上电极。本发明可以通过给予有选择地处理UV比空穴传输层的发光区域以外的表面部分提高打印质量，在形成通过随后的喷墨方法的发光层，并在同一时间，防止相邻像素间的泄漏电流。图2b

