

6

10, 20 : 12, 22, 24 :

14, 26 : 30 :

32: 40, 42 :

(Cothode Ray Tube), (Liquid Crystal Display), (Field Emission Display),
(Plasma Display Panel) (Electro - Luminescence : 'EL')

EL
가 가 가
가
EL ()
1 , EL (10) (GL) (DL)
(GL) (DL) (PE)
(PE) (GL) (DL)
EL (DL) (12) (GL) (14)
(12) (GL) (14)
(PE)
(12) (14)
(16) (12) (14) EL (EL) (PE) EL (EL)
(16) (GL) (DL) 1 (N1) 1 NMOS
(Thin Film Transistor; 'TFT') , EL (EL) (Vdd) 2 NMOS TFT(
Q2) , 1 (N1) (GND) (C1)
(C1) (DL) 가 가 ,
2 NMOS TFT(Q2) 2 NMOS TFT(Q2) (C1)
(Vdd) (Vdd) EL (EL)

2 NMOS TFT(Q2) 가 EL (EL) 2 NMOS TFT(Q2) 가

1 PMOS TFT(MP1) (GL) 가 (C1) 가 1 NMOS TFT(Q1) 가 (GL) 가 1 NMOS TFT(Q1)가 (C1) 가 1 NMOS TFT(Q1)가 2 NMOS TFT(Q2) EL (ELC) 가 1 NMOS TFT(Q1)가 2 NMOS TFT(Q2)

1

1 2 1 1 3 ,
1 2 2 3 4 ,
3 4 1 2 ,

•
;

•
;

$\{ \langle \mathbf{v}_i, \mathbf{v}_j \rangle \mid \mathbf{v}_i, \mathbf{v}_j \in V, i \neq j \}$

•
?

•

; n-2 1 2 n-2 ; n 1
 2 2 1 2 1 2 , 1
 2 1 2
 .
 , 3 6
 3 , (20)
 (22, 24) , (DL) (PE) , 1 2 (26) 1
 2 (22, 24) (32) , (26)
 (32) (26, 28) (32) 6
 (26) (30)
 (32)
 IC (26) , IC 1 2
 (22, 24) (30)
 (30) (32) 8
 6
 (30) 4 (32) 8 128 2
 64 , 128 2 64 (30)
 1 2 (40, 42)
 1 2 (40, 42) 8 2 8 6
 6 가 (LOOK UP TABLE) (40, 42) 8
 (30) 2 6 64 (32) 8 (26)
 , 8 2 1 3 (22, 24)
 , 2 1 1 (Sa) 2 (Sb)
 , (30) 1 2 (40, 42) 64
 (26)
 (26) 1 2 (DA1, DA2) (30) 6
 , 64 (DL) 2 64
 1 (DL) (26) 1 2 (DA1, DA2) 가
 (CS) 2 1 2 (TG1, TG2) (32)
 (TG2) (IVT)
 1 (TG1) 1 (DA1) (DL) , 1
 (TG1) (32) (CS)
 2 (TG2) 2 (DA2) (DL) , 2
 (TG2) (IVT) (CS)

2, (TG1, TG2) (DL) (32) (CS) 1

1 2 (22, 24) (32)

(26) 1 2 (Sam, Sbm) 1 2 (22, 24)

(22) 1 (Sam, Sbm) 2 (24) 2 (Sb1)

(PE) 2 (22, 24) (Sam, Sbm) (DL)

1 2 (26)

, VGA 640 × 480 960

5 (Sam) (PE) (Dn) (Vcc) (GND) EL (OELD) 1 (Dn)

) (T1, T2) 2 (T2) EL (OELD) (GND) 2 (Sbm) 1

2 (T3, T4) 3 4 (T3, T4) EL (OELD) 3 4

3 4 (T3, T4) 1 2 (C1, C2)

1 (T1) 1 (Sam) 가 (Dn) 가

, 1 (C1) 3 (T3)

2 (T2) 2 (Sbm) 가 (Dn) 가

, 2 (C2) 4 (T4)

3 (T3) EL EL (OELD) (GND) 4

(T4) EL (OELD) (GND)

1 (C1) 1 (T1) (Dn) 3

(T3) 4 (T4) (C2) 2 (T21) (Dn)

6

(PE) 1 2 (Sa, Sb) (SPa, SPb) 1 (DT) 2

8 , 2 1 (DT) 64 (DL) 2 12

, 1 (Sam) 1 (SPa)가 1 (T1)가 -

3 (T3) 1 (C1) - (Vcc) EL (OELD)

가 , EL (OELD) 3 (T3)가 -

, (Dn) 3 (T3) EL (OELD) 3 (T3)가 -

(DL) 가 EL (OELD) , EL (OELD) 3 (T3)가 -

, 2 (Sbm) 2 (SPb)가 2 (T2)가 -

4 (T3) 2 (C2) - (Vcc) EL (OELD) 가

, EL (OELD) 4 (T4)가 - 가

(Dn) 4 (T4) EL (OELD) 4 (T4)가 - (DL)

EL (OELD) , EL (OELD) 4 (T4)가 - (DL)

, (DPa, DPb)

128 (DPa, DPb) 64 1 (DT) 2 , 6

2 8 128 가 , 6

2 6
, 2
- .

EL

2 6
, 2

가

(57)

1.

;

;

2.

1

1

1

2

1

1

3

2

2

4

3

3

1

4

4

2

3.

;

;

,

,

;

n n-2 ;

1 2 1 2 ;

2 n-2 1 2 1

2 , 1 1 2 1 2 , n 2

n .

4.

3 ,

1 1 ,

2 ,

1 1 3 ,

2 2 2

4 ,

3 3 1

4 4 2

.

5.

;

;

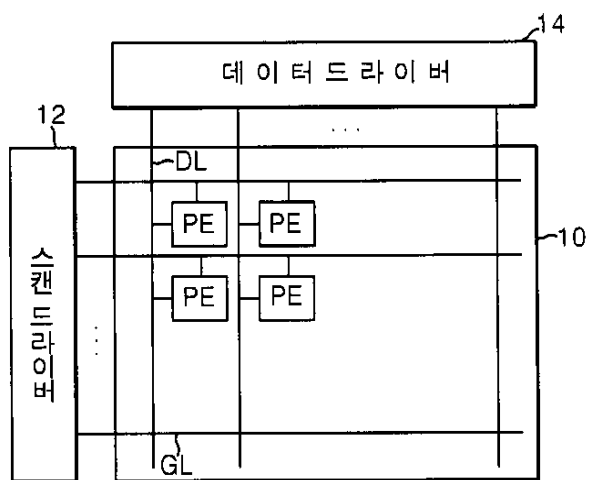
n n-2 ,

n-2 1 2 ,

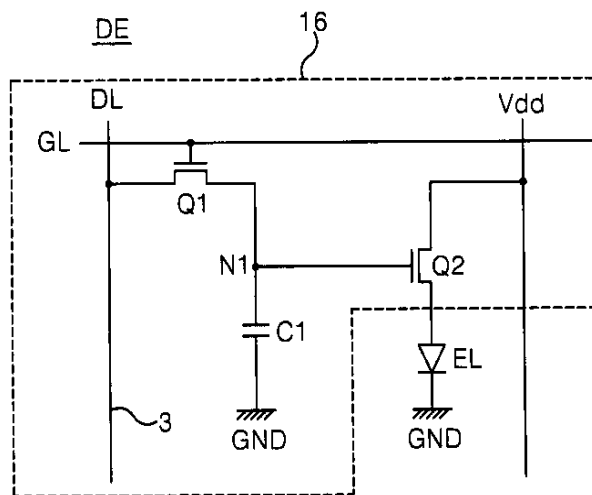
n 2 1 2 1 2

, 1 2 1 2 .

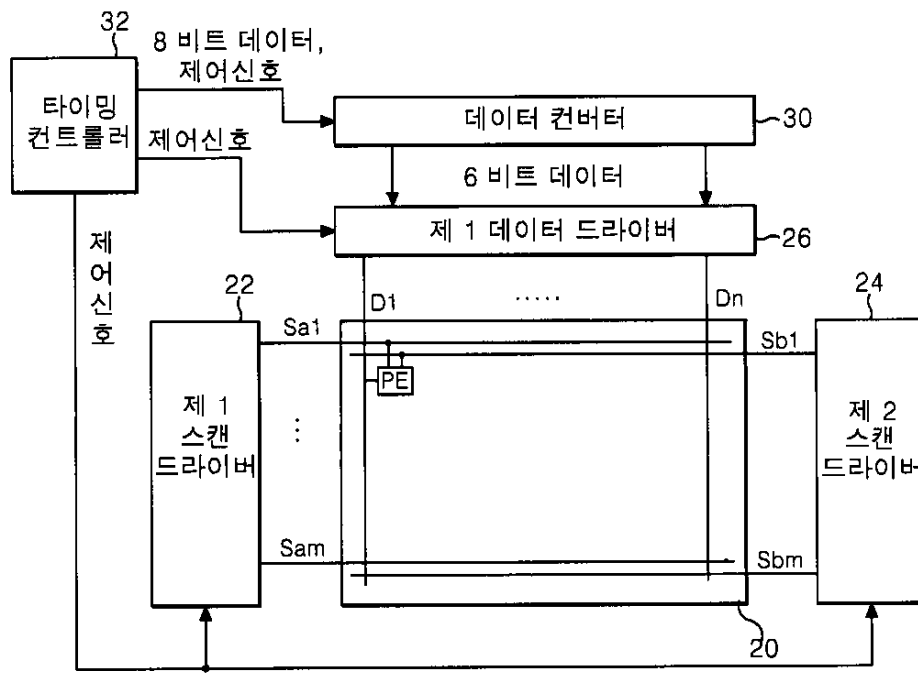
1



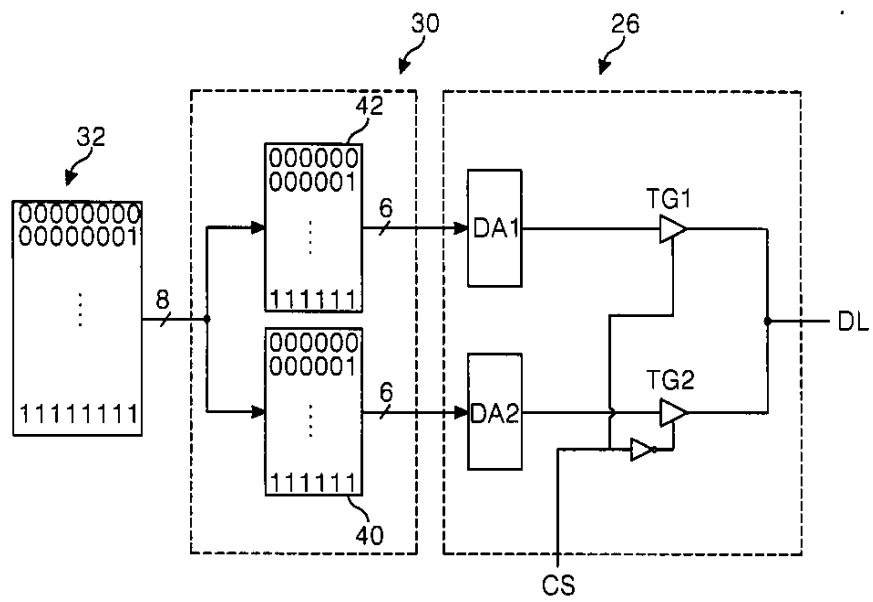
2



3



4





专利名称(译)	电致发光板及其驱动装置和方法		
公开(公告)号	KR1020030037694A	公开(公告)日	2003-05-16
申请号	KR1020010068530	申请日	2001-11-05
申请(专利权)人(译)	LG电子公司		
当前申请(专利权)人(译)	LG电子公司		
[标]发明人	HYUN CHANGHO		
发明人	HYUN,CHANGHO		
IPC分类号	G09G3/30		
代理人(译)	KIM , YOUNG HO		
其他公开文献	KR100433215B1		
外部链接	Espacenet		

摘要(译)

目的：提供一种电致发光显示面板及其驱动装置和方法，以通过使用2位电流控制驱动方法和6位脉冲宽度调制方法来减少寻址时间。组成：多个像素排列在多个双扫描线和多个数据线之间的交叉点上。第一和第二扫描驱动器（22,24）用于向双扫描线提供扫描信号。第一数据驱动器（26）用于向数据线（D1-Dn）提供数据信号。定时控制器（32）用于向第一数据驱动器（26）和第一和第二扫描驱动器（22,24）提供控制信号和数据信号。数据转换器（30）安装在定时控制器（32）和第一数据驱动器（26）之间，以便将数据信号转换为6位的数据信号。

