

(11)特許出願公表番号

特表2009-508171

(P2009-508171A)

(43) 公表日 平成21年2月26日(2009.2.26)

(51) Int. Cl.	F 1	テーマコード (参考)
G 0 9 G 3/30 (2006.01)	G 0 9 G 3/30 J	3 K 1 0 7
G 0 9 G 3/20 (2006.01)	G 0 9 G 3/20 6 1 1 A	5 C 0 8 0
H 0 1 L 51/50 (2006.01)	G 0 9 G 3/20 6 1 2 A	
	G 0 9 G 3/20 6 2 4 B	
	G 0 9 G 3/20 6 8 0 G	

審査請求 有 予備審査請求 未請求 (全 19 頁) 最終頁に続く

(21) 出願番号	特願2008-530594 (P2008-530594)
(86) (22) 出願日	平成18年8月25日 (2006. 8. 25)
(85) 翻訳文提出日	平成20年5月12日 (2008. 5. 12)
(86) 国際出願番号	PCT/GB2006/003171
(87) 国際公開番号	W02007/031704
(87) 国際公開日	平成19年3月22日 (2007. 3. 22)
(31) 優先権主張番号	0518541.8
(32) 優先日	平成17年9月12日 (2005. 9. 12)
(33) 優先権主張国	英国 (GB)

(71) 出願人 597063048
ケンブリッジ ディスプレイ テクノロジ
ー リミテッド
イギリス・ケンブリッジシャー・CB2 3
・6 DW・キャンボーン・キャンボーン・
ビジネス・パーク・(番地なし)・ビルデ
ィング・2020

(74) 代理人 230104019
弁護士 大野 聖二

(74) 代理人 100106840
弁理士 森田 耕司

(74) 代理人 100105991
弁理士 田中 玲子

(74) 代理人 100115679
弁理士 山田 勇毅

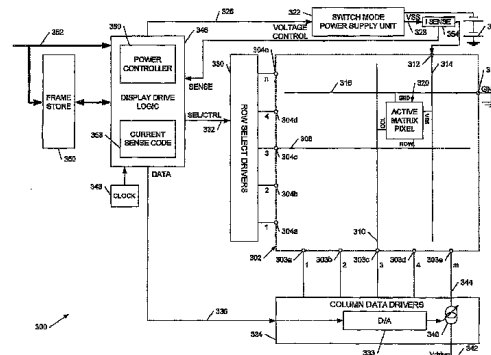
最終頁に続く

(54) 【発明の名称】 アクティブマトリックスディスプレイ駆動制御システム

(57) 【要約】

本発明は、アクティブマトリックス電子発光ディスプレイの消費電力を減らす方法であって、前記ディスプレイへの電力供給電圧を制御する工程、前記ディスプレイへの電力供給電流を監視する工程を含み、前記制御する工程は、さらに、前記電力供給電流が閾値より大きく減少するまで前記電力供給電圧を次第に減少させる工程を含む方法を提供する。

【選択図】図3



【特許請求の範囲】**【請求項 1】**

アクティブマトリックス電子発光ディスプレイの消費電力を減らす方法であって、前記ディスプレイへの電力供給電圧を制御する工程、および前記ディスプレイへの電力供給電流を監視する工程を含み、かつ前記制御する工程は、さらに、前記電力供給電流が閾値より大きく減少するまで前記電力供給電圧を次第に減少させる工程を含む方法。

【請求項 2】

前記アクティブマトリックスディスプレイは、それぞれ駆動トランジスタを有する複数の画素を含み、前記監視および制御工程は、前記電力供給電流を少なくとも一定期間監視する工程および前記アクティブマトリックスディスプレイを前記駆動トランジスタの最大駆動がちょうど飽和内にある作動領域に維持するように前記供給電圧を制御する工程を含む請求項 1 に記載の方法。

10

【請求項 3】

前記アクティブマトリックスディスプレイがマルチカラーディスプレイであり、前記ディスプレイの各画素は、少なくとも 2 つの第 1 および第 2 の異なる色のサブ画素を有し、前記第 1 および第 2 のサブ画素はそれぞれ異なる電力供給ラインを有し、かつ前記方法はそれぞれの前記サブ画素の電力供給ラインの独立した前記制御および監視工程を含む請求項 1 または 2 に記載の方法。

【請求項 4】

前記アクティブマトリックスディスプレイが複数の空間的サブ区域を有し、それぞれ異なる電力供給ラインを有し、かつ前記方法はそれぞれの前記サブ区域の電力供給ラインの独立した前記制御および監視工程を含む請求項 1 ~ 3 のいずれかに記載の方法。

20

【請求項 5】

さらに、前記ディスプレイの 1 または 2 以上の画素が前記電力供給電圧の減少を補償する駆動レベルに制御する工程を含む請求項 1 ~ 4 のいずれかに記載の方法。

【請求項 6】

請求項 1 ~ 5 のいずれかに記載の方法を実行するためのプロセッサ制御コードを有するキャリア。

【請求項 7】

請求項 6 に記載のキャリアを含むアクティブマトリックスディスプレイドライバ。

30

【請求項 8】

アクティブマトリックス電子発光ディスプレイを駆動するためのアクティブなトリックスディスプレイドライバであって、

前記ディスプレイへの電力供給電圧を制御する手段、および前記ディスプレイへの電力供給電流を監視する手段を含み、かつ前記制御する手段は、さらに、前記電力供給電流が閾値より大きく減少するまで前記電力供給電圧を次第に減少させる手段を含むドライバ。

【請求項 9】

アクティブマトリックス電子発光ディスプレイドライバのコントローラであって、前記ディスプレイは電子発光ディスプレイ素子および連結される駆動トランジスタを有する複数の画素を有し、前記ディスプレイは前記画素の前記駆動トランジスタに電力を供給するための電力供給ラインを有し、前記ドライバは、表示のためのデータによって前記画素を駆動するための画素データドライバ、前記電力供給ラインに電力供給を提供する制御可能な電圧電力供給、および前記電力供給ラインの電流を感知する電流センサーを含み、前記コントローラは

40

前記電流センサーのための電流感知入力、

前記制御可能な電力供給のための電圧制御出力、および

前記電流感知入力からの電流感知信号に応答する前記電圧制御出力のための電圧制御信号を提供する電圧コントローラを含むコントローラ。

50

【請求項 10】

前記電圧コントローラーは感知した電流を閾値まで徐々に減らすために前記制御信号を調整するように設定されている請求項 9 に記載のコントローラー。

【請求項 11】

前記コントローラーは、前記閾値の近傍に前記感知した電流を維持するために前記制御信号を調整するようにさらに設定されている請求項 10 に記載のコントローラー。

【請求項 12】

前記閾値は前記駆動トランジスタの最大駆動トランジスタがちょうど飽和内にある点である請求項 11 に記載のコントローラー。

【請求項 13】

前記ドライバーは前記電力供給ラインの電圧を感知する電圧センサーを含み、前記コントローラーは前記電圧センサーのための電圧感知入力をさらに含み、および前記電圧制御出力は前記電圧感知入力の感知された電圧に応答する請求項 9 ~ 12 のいずれかに記載のコントローラー。

10

【請求項 14】

前記ディスプレイは複数の前記供給ラインを有し、前記ドライバーは、前記複数の電力供給ラインに独立して制御可能な複数の電力供給を提供し、前記複数の電力供給ラインの電流を感知するように設定されており、前記コントローラーは、それぞれの電力供給ラインの電流に応答して前記電力供給ラインそれぞれにかかる電力供給電圧を独立して制御するように設定されている請求項 9 ~ 13 のいずれかに記載のコントローラー。

20

【請求項 15】

前記電圧制御信号に応じて前記画素駆動データを調整するようにさらに設定されている請求項 9 ~ 14 のいずれかに記載のコントローラー。

【請求項 16】

請求項 9 ~ 15 のいずれかに記載のコントローラー、前記画素データドライバー、および前記制御可能な電圧電力供給および前記電流センサーを含むアクティブマトリックス電子発光装置。

【請求項 17】

前記アクティブマトリックス電子発光ディスプレイは OLED ディスプレイを含む請求項 1 ないし 17 のいずれかに記載の方法、キャリア、コントローラーまたはディスプレイドライバー。

30

【請求項 18】

それぞれ OLED ディスプレイ素子および連結された駆動トランジスタを有する複数の画素を有するアクティブマトリックス OLED ディスプレイであって、前記ディスプレイは、前記駆動トランジスタに電力を供給する独立した電力供給ラインを有する少なくとも 2 つの部分を含むディスプレイ。

【請求項 19】

各前記画素は異なる色の少なくとも第 1 および第 2 のサブ画素を含み、前記 2 つの部分は前記第 1 および第 2 のサブ画素をそれぞれ含む請求項 18 に記載のアクティブマトリックス OLED ディスプレイ。

40

【請求項 20】

前記部分は、前記ディスプレイの空間的に独立した複数のサブ部分を含む請求項 18 または 19 に記載のアクティブマトリックス OLED ディスプレイ。

【発明の詳細な説明】**【技術分野】****【0001】**

本発明は、アクティブマトリックスディスプレイ、特に、低消費電力を有する有機発光

50

ダイオードを駆動するための方法、装置およびコンピュータプログラムコードに関するものである。

【背景技術】

【0002】

OLEDを使用して作成されるディスプレイはLCDおよび他のフラットパネル技術に対して多くの利点を提供する。それらは、明るく、カラフルで、立ち上がりが早く（LCDに比較して）、広い視野角を提供し、多様な基板上に容易に安く製造できる点である。有機（本明細書においては、有機金属を含む）LEDは、採用される材料に応じた色の範囲で、ポリマー、低分子および dendrimer を含む材料を使用して作成することができる。ポリマー系有機LEDの例は、WO90/13148、WO95/06400およびWO99/48160に記載されており、dendrimer系材料の例は、WO99/21935およびWO02/067343に記載されており、いわゆる低分子系材料の例はUS4,539,507に記載されている。

10

【0003】

典型的なOLED装置は、有機材料の2層を有し、その1つは発光ポリマー（LEP）、オリゴマーまたは発光低分子量材料のような発光材料層であり、他はポリチオフェン誘導体またはポリアニリン誘導体のような正孔輸送材料層である。

【0004】

有機LEDは、単一またはマルチカラー画素ディスプレイを形成するために、画素のマトリックスにおいて基板上に蒸着される。マルチカラーディスプレイは、赤、緑および青色発光画素を使用して製造することができる。いわゆるアクティブマトリックス（AM）ディスプレイは、各画素の連結されるメモリ素子、通常、蓄積容量と薄膜トランジスタを有し、パッシブマトリックスディスプレイはそのようなメモリ素子を持たず、代わりに固定画像の印象を得るために繰り返しスキャンされる。ポリマーおよび低分子アクティブマトリックスディスプレイのドライバの例は、WO99/42983およびEP0,717,446Aにそれぞれ見出すことができる。

20

【0005】

図1aは、OLEDアクティブマトリックス画素回路150の例を示す。回路150がディスプレイの各画素に供給され、グラウンド152、Vss154、行選択124および列データ126のバスバーが画素を相互接続して供給される。このように、各画素は電源およびグラウンド接続を有し、各行の画素は共通の行選択ライン124を有し、各列の画素は共通のデータライン126を有する。

30

【0006】

各画素は、グラウンドおよび電源ラインの間に駆動トランジスタに直列に接続された有機LEDを有する。駆動トランジスタ158のゲート接続159は蓄積容量120に結合され、制御トランジスタ122は行選択ライン124の制御のもとゲート159を列データライン126に接続する。トランジスタ122は薄膜電界効果トランジスタ（FET）であり、行選択ライン124が作動すると、列データライン126をゲート159および蓄積容量120に接続する。このようにして、スイッチ122がオンとなると、列データライン上の電圧が蓄積容量120に保存される。駆動トランジスタに対するゲート接続の相対的に高いインピーダンスおよびオフ状態におけるスイッチトランジスタの相対的に高いインピーダンスのため、この電圧は少なくともフレーム回復期間蓄積容量に保持される。

40

【0007】

駆動トランジスタ158は通常、TFETトランジスタであり、そのトランジスタのゲート電圧から閾値電圧をひいた値の依存する（ドレイン・ソース）電流を通過させる。このように、ゲートノード159における電圧はOLEDによって電流を制御し、これによってOLEDの輝度を制御する。

【0008】

図1の電圧制御回路は多くの欠点を有しており、これらについては、出願人のWO03/038790に記載されている。

50

【 0 0 0 9 】

W O 0 3 / 0 3 8 7 9 0 からの図 1 b はこれらの問題を有する電流制御画素駆動回路の例 1 6 0 を示している。この回路において、O L E D を通過して流れる電流は、参照電流シンクを使用して O L E D 駆動トランジスタ 1 5 8 のドレインソース電流を設定し、このドレインソース電流のために必要とされる駆動トランジスタのゲート電圧を記憶することにより設定される。このようにして、O L E D 1 5 2 の輝度は参照電流シンク 1 6 2 に流れ込む電流 $I_{c o l}$ によって決められ、これは、好ましくは調整可能であり、画素がアドレスされるのに望まれるように設定される。加えて、他のスイッチトランジスタ 1 6 4 が駆動トランジスタ 1 5 8 と O L E D 1 5 2 の間に接続される。一般的に、1 つの電流シンク 1 6 2 がそれぞれの列データラインに供給される。

10

【 0 0 1 0 】

実施例から、アクティブマトリックス画素回路は、通常、電子発光ディスプレイ素子と直列の薄膜（駆動）トランジスタ（T F T）を有する。

【 0 0 1 1 】

図 2 a を参照すると、これは、アクティブマトリックス画素回路の F E T T F T 駆動トランジスタのドレイン特性 2 0 0 を示す。曲線 2 0 2、2 0 4、2 0 6、2 0 8 は、それぞれ、特定のゲート - ソース電圧のためのドレインソース電圧に対する F E T のドレイン電流のばらつきを示している。最初の非 - 直線部分の後、曲線は実質的に平らとなり、F E T はいわゆる飽和領域において作動する。ゲート - ソース電圧の上昇と共に、飽和ドレイン電流は増加する。閾値ゲート - ソース電圧 V_T の下では、ドレイン電流はほぼ 0 である V_T の典型的な値は、1 V と 6 V の間である。大まかに言って、F E T は電圧制御電流を限定する働きをする。

20

【 0 0 1 2 】

図 2 b は通常のアクティブマトリックス画素回路の駆動部分 2 4 0 を示す。P M O S 駆動 F E T 2 4 2 がグラウンドライン 2 4 8 と負電力ライン V_{ss} 2 4 6 の間の有機発光ダイオード 2 4 4 に直列で接続される。

【 0 0 1 3 】

図 2 b の回路から、任意の O L E D 駆動電流において、 V_{ss} が大きくなるにつれ、駆動トランジスタ 2 4 2 における過剰（浪費）電力消失が増えることがわかる。したがって、この過剰消失電力を減らすために V_{ss} をできる限り減らすことが好ましい。しかしながら、グラフ 2 2 0 から、破線 2 3 0 に示されるように、これには限界があり、この限界を超えて減らすことはできず、この限界は最大利用可能な V_{gs} および必要とされる O L E D 駆動電圧によって決められる。

30

【特許文献 1】国際公開 0 3 / 0 3 8 7 9 0 号パンフレット

【特許文献 2】国際公開 0 3 / 1 0 7 3 1 3 号パンフレット

【発明の開示】

【発明が解決しようとする課題】

【 0 0 1 4 】

アクティブマトリックス駆動マルチプル要因は任意の時間においてそれ以上が必要な A M O L E D ディスプレイの供給電圧を高めるのに貢献する。原則として、供給電圧は、それ以上が最高電圧 O L E D（ポリマーの場合 ~ 4 V、低分子および燐光系の場合 ~ 7 V）を駆動するのに必要とする ~ 0 . 5 V でよい。しかしながら、実用上は、供給は駆動 T F T を飽和状態に保持するのに十分である必要があり、低分子について最大 1 4 V の供給電圧をもたらすことができる時間で O L E D 閾値の増加を処理するための十分な総量を有する。この過剰な電圧は駆動 T F T の上に完全にのしかかり消費電力を増加させ（任意の例では 2 倍に）、T F T に電界落下と加熱のストレスを与える。我々は、W O 0 3 / 1 0 7 3 1 3 においてこれらの問題を処理するためのいくつかの技術について記載した。

40

【課題を解決するための手段】

【 0 0 1 5 】

本発明によれば、アクティブマトリックス電子発光ディスプレイの消費電力を減らす方

50

法が提供され、この方法は、ディスプレイへの電力供給電圧を制御する工程、ディスプレイへの電力供給電流を監視する工程を含み、前記制御する工程は、さらに、前記電力供給電流が閾値より大きく減少するまで前記電力供給電圧を次第に減少させる工程を含む。

【0016】

実施態様において、この方法は、ディスプレイの高効率と駆動薄膜トランジスタに対するストレスの減少を提供する。この方法は、また、時間の経過に対する閾値電圧を減らすのに役立つ。したがって、大まかに言って、この方法の実施態様は、電力消費の減少および/またはディスプレイ寿命の増大を提供する。

【0017】

電流閾値は、例えば、供給電圧の小さな変化に対してほぼ一定である電流値のように決められる飽和電流の一定割合（例えば、90%）のような、絶対電流閾値または相対的閾値である。あるいは、閾値は供給電流の減少の割合、すなわち、例えば、供給電圧の段階的減少に伴う供給電流の減少割合によって定義される。さらに他の実施態様において、アクティブマトリックス画素（駆動トランジスタおよび電子発光ディスプレイ素子）の応答曲線が、例えば、不揮発性メモリに保存され、閾値はその特性曲線上の点によって決められ、それは順次監視された電力供給電流によって決められる。

【0018】

好ましくは、この監視および制御は、アクティブマトリックスディスプレイを最大に駆動される駆動トランジスタ（すなわち、最大駆動を有する駆動トランジスタ）がちょうど飽和領域内にある駆動領域に維持する。好ましくは、この監視および制御は実質的に連続的に、例えば、コンピュータプログラムで制御されたフィードバックループにおいて実行される。

【0019】

アクティブマトリックスディスプレイが、少なくとも2つ、好ましくは異なる色の3つのサブ画素を有するマルチカラーディスプレイの場合、異なるサブ画素の電力供給がほぼ独立して制御されるように、それぞれのサブ画素は異なるそれぞれの電力供給ラインによって供給される。これは、一般的に、異なる色のサブ画素は異なる閾値を有し、独立した供給ラインからそれらを駆動することによってそれぞれ独立した最適化が提供されるという利点を有する。追加的にまたは代替的に、ディスプレイの異なる空間の独立した領域が、上記したラインに沿った独立したそれぞれの電力供給制御のために、それぞれが有する電力供給ラインによって供給される。これは、例えば、ディスプレイの異なる領域が異なる仕事に実質的に専念する場合に有利である。

【0020】

実施態様において、この方法は、また、ディスプレイの1または2以上に画素の駆動レベルを制御する。これは、1または2以上の画素の駆動レベルを提供する電力供給電圧をさらに減らすことを可能にする。

【0021】

関連する側面において、本発明は、アクティブマトリックス電子発光ディスプレイドライバのコントローラーを提供し、前記ディスプレイは電子発光ディスプレイ素子および連結される駆動トランジスタを有する複数の画素を有し、前記ディスプレイは前記画素の前記駆動トランジスタに電力を供給するための電力供給ラインを有し、前記ドライバは、ディスプレイのためのデータによって前記画素を駆動するための画素データドライバ、前記電力供給ラインに電力供給を提供する制御可能な電圧電力供給、および前記電力供給ラインの電流を感知する電流センサーを含み、前記コントローラーは前記電流センサーのために電流感知入力、前記制御可能な電力供給のための電圧制御出力、および前記電流感知入力から電流感知信号に応答する前記電圧制御出力のための電圧制御信号を提供する電圧コントローラーを含む。

【0022】

好ましくは、電圧コントローラーは感知した電流を閾値まで徐々に減らすために電力供給制御信号を調整し、次いで、この閾値の領域において感知した電流を維持するために制

10

20

30

40

50

御信号を調整するように設定されている。電力供給電圧は原則として他の電力供給ラインに関連して決められるが、一般的にアクティブマトリックスディスプレイのグラウンドラインに関連して決められる。任意に、ドライバーは、電力供給電圧を感知し、例えば、ディスプレイの作動点の決定を容易化するために使用される入力をコントローラーに供給する。この場合、制御出力は感知された電力供給電圧に応答する。

【 0 0 2 3 】

上述したように、このディスプレイは、異なるサブ画素またはディスプレイの異なる空間の独立した領域のようなディスプレイの異なる部分を駆動する複数の電力供給ラインを有し、この場合、コントローラー（または独立した複数のコントローラー）はそれぞれの独立した電力供給ラインへの電力供給電圧を制御することができる。任意に、上述したように、画素駆動データは、電圧制御信号に関連して、特に、電力供給電圧の減少を補償するために（最も硬く高く駆動された駆動トランジスタ）調整される。

10

【 0 0 2 4 】

本発明は、上記の画素データドライバー、制御可能な電圧電力供給および電流センサーと組み合わせられた上記のコントローラーをさらに提供する。

【 0 0 2 5 】

本発明の上記の側面全てにおいて、電子発光ディスプレイ装置は、好ましくは、低分子、ポリマーおよび／またはデンドリマー系ディスプレイのような有機発光ダイオード系ディスプレイを含む。

【 0 0 2 6 】

他の側面において、本発明は請求項 1 8 に記載されるアクティブマトリックス O L E D ディスプレイを提供し、前記画素のそれぞれは異なる色の少なくとも第 1 および第 2 サブ画素を含み、前記 2 つの部分はそれぞれ前記第 1 および第 2 サブ画素を含む。

20

【 0 0 2 7 】

本発明は、上記の方法およびディスプレイドライバーを実行するためのプロセサー制御コードを有するキャリア媒体を提供する。このコードは、従来のプログラムコード、例えば、C のような従来のプログラム言語における、ソース、オブジェクトまたはイクスキュータブルコード、またはアッセンブリーコードまたは A S I C（応用特例集積回路）をセッテップまたは制御するためのコード、F P G A（フィールドプログラムゲートアレイ）または V e r i l o g（商標）または V H D L（超高速集積回路ハードウェア記述言語）である。このようなコードは複数の結合された構成要素の間に分配される。キャリア媒体はディスクまたはプログラムメモリ（例えば、フラッシュ R A M または R O M のようなファームウェア）のような従来の蓄積媒体、または光学または電気信号キャリアのようなデータキャリアを含むことができる。

30

【 0 0 2 8 】

本発明のこれらおよび他の側面は、図面を参照して、実施例として詳細に説明する。

【 0 0 2 9 】

大まかに言って、供給電圧の能動的な監視および調整の手段によるアクティブマトリックス O L E D ディスプレイの電力消費を減らすための技術について記載する。概要として、供給電圧の試験的削減がなされ、電流の監視がなされた。電流が十分に下がり始める電圧は最も高い駆動された T F T が飽和内にある点である。もし、供給電圧がこの点に保持されると、O L E D の劣化（および／または温度の影響）および／またはあり得る T F T プロセス／特性ばらつきのための供給電圧の追加のアローワンスの必要がない。実施態様において、能動的な供給監視はこの延長時間を自動的に補償し、T F T に対するストレスの減少および消費電力の減少をもたらす。

40

【 0 0 3 0 】

いくつかの好ましい実施態様において、これらの利点は、赤、緑および青色サブ画素電力供給ラインにおける独立した監視および調整を提供することによって高められる。これは、それぞれの色の作動電圧が十分に異なる、例えば、赤色サブ画素は 3 . 6 V の駆動電圧を必要とし、緑色サブ画素は 4 . 2 V を必要とし、青色サブ画素は 5 . 1 5 V を必要と

50

し、その場合に、少なくとも 6 . 1 5 V の電力供給電圧（駆動トランジスタコンプライアンスのための 1 V の電圧および他の損失）が必要とされる。あるいは、2 つのサブ画素の色（例えば、赤および緑色サブ画素）が同様の I V 特性を有し、他の 1 つだけが異なる（例えば、青色サブ画素、次いで、2 つの電力供給が提供される）場合である。これは、ディスプレイガラス（基板）上の電極ラインの軌道を、時々十分に簡潔にさせる。

【0031】

追加的にまたは代替的に、ピークの輝度およびしたがって駆動レベルがディスプレイの異なる領域の間で十分に变化する応用において、ディスプレイのサブ区域が独立して供給および監視され、これによって追加の節約を可能にする。

【0032】

上記の技術に加えて、応答における対応するゲート電圧を増加させることによって、供給電圧をさらに下げいくつかの駆動トランジスタ上の低い O L E D 駆動電流を補償することが可能である。好ましくは、特定の供給電圧削減を補償するために必要とされるゲート電圧の増加を決めるためにこの情報（結果としてグラフ）が使用されるように、これは、駆動トランジスタの（平均）電気特性の知識によってなされる。このような特性は、例えば、ドライバーにおける不揮発性メモリに蓄積される。

【0033】

図 3 は、ディスプレイとドライバーの結合の電力効率を高めるために有効なアクティブマトリックス画素駆動電圧に従って V s s を制御するように設定された、アクティブマトリックスディスプレイ 3 0 2 にためのディスプレイドライバーのブロック図 3 0 0 を示す。

【0034】

図 3 において、アクティブマトリックスディスプレイ 3 0 2 は複数の行電極 3 0 4 a - e および複数の列電極 3 0 8 a - e を有し、それぞれ内部行および列ライン 3 0 6 に接続し、そのうち 2 つだけを分かりやすさのために示した。電力（V s s ）3 1 2 およびグランド 3 1 8 接続も供給され、ディスプレイの画素に電力を供給するために内部導電線 3 1 4 および 3 1 6 にそれぞれ再び接続される。分かりやすさのために、図示されるように V s s 、グランド、行および列ライン 3 1 4 、3 1 6 、3 0 6 および 3 1 0 に接続される 1 つの画素 3 2 0 が例示されている。実際には、通常、複数のそのような画素が供給され、しかし必ずではなく、長方形の網目に配列され行と列電極 3 0 4 、3 0 8 によってアドレスされる。アクティブマトリックス画素 3 2 0 は従来のアクティブマトリックス画素駆動回路を含むことができる。

【0035】

操作において、アクティブマトリックス 3 0 2 の各行は行電極 3 0 4 を適切に駆動することにより順に選択され、各行においては、列電極 3 0 8 を輝度データによって好ましくは同時に駆動することにより行の各画素の輝度が設定される。上記の輝度データは、電流または電圧を含むことができる。1 つの行における画素の輝度が一旦設定されると、次の行が選択され、このプロセスが繰り返され、メモリ素子、通常は蓄積容量を含むアクティブマトリックス画素は選択されないときでも行の輝度は保持される。データがディスプレイ全体に書き込まれると、ディスプレイは画素の輝度の変化によってのみ更新される必要がある。

【0036】

ディスプレイへの電力は電池 3 2 4 によって供給され、電力供給ユニット 3 2 2 は規則化された V s s 出力 3 2 8 を提供する。電力供給 3 2 2 は出力 3 2 8 の電圧を制御するための電圧制御入力 3 2 6 を有する。好ましくは、電力供給 3 2 2 は、電力供給が切り替え周波数 1 M H z 以上で作動する場合、典型的にはマイクロ秒のスケールで、出力電圧 3 2 8 の迅速な制御を有するスイッチ式電力供給である。スイッチ式電力供給の使用は必要とされる V s s レベルにまでステップアップされることができる低電池電圧の使用を容易にし、例えば、低電圧電子装置製品との両立を促進する。

【0037】

10

20

30

40

50

行選択電極 304 は制御入力 332 に従って行選択ドライバー 330 によって駆動される。同様に、列電極 308 はデータ入力 336 に応答して列データドライバー 334 によって駆動される。例示された実施態様において、各列電極は調整可能な一定電流生成機 340 によって駆動され、入力 336 に結合されるデジタル - アナログ変換機 338 によって順に制御される。分かりやすさのため、1つの一定電流生成機のみが図示されている。

【0038】

一定電流生成機 340 は、ほぼ一定の電流を供給するかまたはそこまで減らす電流出力 344 を有する。一定電流生成機 340 は、 V_{ss} に等しくかつ接続されているか、または V_{ss} より大きい電量供給駆動 V_{drive} に接続され、アクティブマトリックス画素 320 を V_{ss} より強力に駆動させることを可能にする。 V_{drive} の電圧が、例えば、電力供給ユニット 322 から独立した出力によって供給される。

10

【0039】

図 3 に例示されるディスプレイドライバーの実施態様は、列電極電流が画素の輝度を設定する電流制御されたアクティブマトリックスディスプレイを示す。画素の輝度が列ラインの電圧によって設定される電圧制御されたアクティブマトリックスディスプレイは列データドライバー 334 のための電流ドライバーではなく電圧の使用によって導入される。

【0040】

行選択ドライバー 330 の制御入力 332 および列データドライバー 334 のデータ入力 336 は、いくつかの実施態様においてマイクロプロセッサを含むディスプレイ駆動ロジック回路 346 によって共に駆動される。ディスプレイ駆動ロジック 346 はクロック 348 によってクロックされ、実施態様においてフレームストア 350 へのアクセスを有する。ディスプレイ 302 上の表示のための輝度および / または色データは、データバス 352 の手段によってディスプレイ駆動ロジックおよび / またはフレームストア 350 に書き込まれる。

20

【0041】

ディスプレイ駆動ロジックは、電流感知装置 354 の出力から駆動される感知入力 356 を有する。これは、例えば、レジスタの電圧降下を感知するように設定されているアナログ - デジタル変換機を含む。これは電力供給 322 の出力 328 からの表示 302 によって電流降下を監視する。複数の電力供給ラインが監視される実施態様において、複数の変換機またはマルチプレクス変換機が採用される。任意に (図 3 には示さないが)、供給電圧 V_{ss} も監視される。

30

【0042】

ディスプレイ駆動ロジック 346 (保存されたプログラム制御またはハードウェアまたはこれらの組合せに基づいてプロセッサにより実行される) は、電流感知ユニット 358 および電力コントローラー 360 (この実施例において、共に不揮発性メモリに保存されたプロセッサコントロールコードによって実行される) を含む。電流感知ユニット 358 は電流信号を感知ユニット 356 に入力し、電力コントローラー 360 は、感知入力電圧に응答して電力供給電圧 V_{ss} を制御するために電圧制御信号を電力供給ユニット 322 の入力 326 に出力する。電力コントローラーの作動については図 4 を参照して以下に詳細に説明する。

40

【0043】

図 4 は、アクティブマトリックスディスプレイを駆動するためのディスプレイドライバーの実施態様において、電力コントローラー 360 によって実行される手続きのフローチャートを示す。この一般的な手続きは電流 - および電圧プログラムアクティブマトリックスディスプレイに適している。

【0044】

図 4 を参照すると、工程 S400 において、ディスプレイコントローラー 346 は電流感知信号を入力し、次いで工程 402 において、制御条件と比較する。この制御条件は、電流が降下し始めたかどうかを決める試験、1つの実施態様において、したがって、前の測定値からの感知電流の変化の絶対値または割合を決めることによって実行されることが

50

でき、次いで、これを 2 %、5 %、10 % のような閾値と比較することを含む。

【0045】

もし制御条件との比較が、TFTドライバートランジスタの飽和の十分な損失無しに電力供給電圧が減らされ得ることを示すならば、例えば、電流の変化が既定の閾値未満であるため、工程 S402 において V_{ss} が減らされ、手続きのループは工程 S400 に戻る。しかしながら、制御条件との比較が、最も高い駆動（これは飽和に近いはずである）をする TFT 駆動トランジスタの 1 または 2 以上が飽和をちょうど離れることを示すならば、工程 S406 において、 V_{ss} は増加され、手続きのループは再び S400 に戻る。

【0046】

当業者であれば、特定の用途に応じて制御条件として多くの条件が採用されることを理解できる。アクティブマトリックスディスプレイが 2 または 3 以上の独立した電力供給ラインを有する実施態様、例えば、2 または 3 以上の独立したディスプレイの画素において、図 4 に示される任意に異なる制御条件を有する独立した制御ループが、各独立した電力供給ラインに採用される。

【0047】

他の多くの有効な代替があり得ることは当業者に理解されよう。本発明は、記載された実施態様に限定されるものではなく、特許請求の範囲の精神と範囲内にある当業者に自明な改良を包含することは当然である。

【図面の簡単な説明】

【0048】

【図 1 a】アクティブマトリックス OLED 画素回路の例を示す。

【図 1 b】アクティブマトリックス OLED 画素回路の例を示す。

【図 2 a】アクティブマトリックス画素回路の TFT 駆動トランジスタのためのドレイン特性を示す。

【図 2 b】一般化されたアクティブマトリックス画素回路の駆動部分を示す。

【図 3】本発明の実施態様のアクティブマトリックスディスプレイドライバー。

【図 4】図 3 のドライバーのための電力供給電圧制御手続きのフローチャートを示す。

【符号の説明】

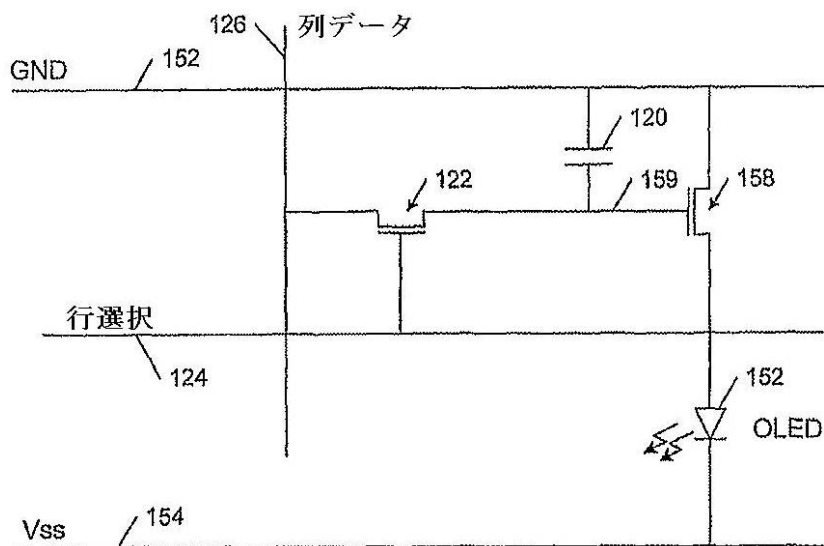
【0049】

120	蓄積容量	30
122	制御トランジスタ	
124	行選択ライン	
126	列データライン	
150	回路	
152	グランド	
154	V_{ss}	
158	駆動トランジスタ	
159	ゲート接続	
162	参照電流シンク	
240	駆動部分	40
242	FET	
246	有機発光ダイオード	
248	グランドライン	
302	アクティブマトリックスディスプレイ	
306	行および列ライン	
310	行および列ライン	
312	電力 V_{ss}	
314	行および列ライン	
316	行および列ライン	
322	電力供給	50

- 3 2 4 電池
- 3 2 6 電圧制御入力
- 3 3 0 列選択ドライバー
- 3 3 2 制御入力
- 3 3 6 入力
- 3 4 0 一定電流生成機
- 3 4 4 電流出力
- 3 4 6 ロジック回路
- 3 5 0 フレームストア
- 3 5 2 データバス
- 3 6 0 電力コントローラー

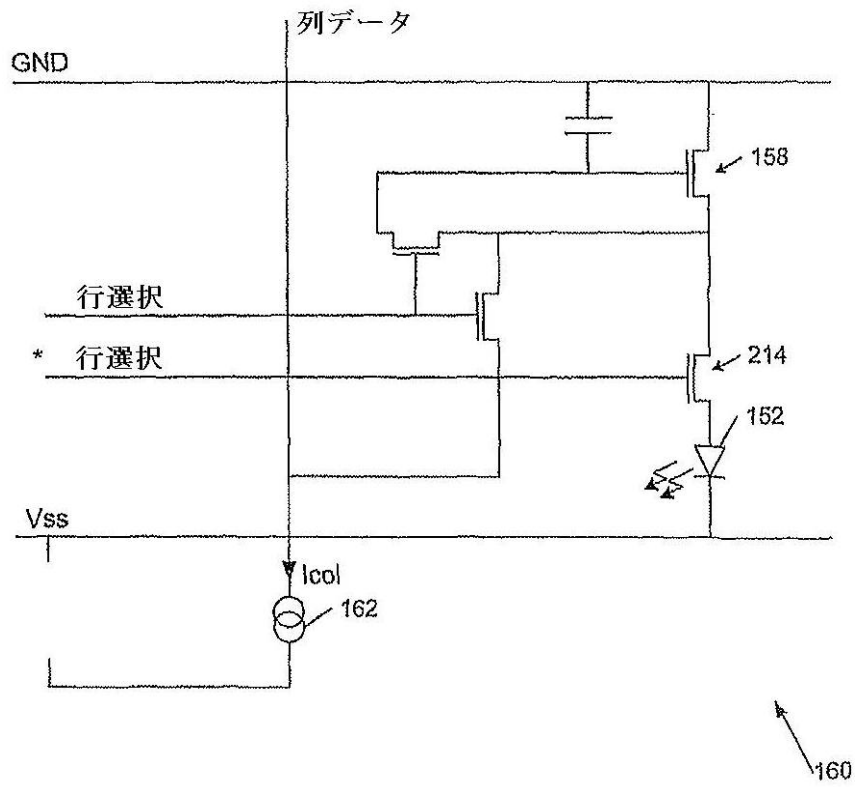
10

【図 1 a】

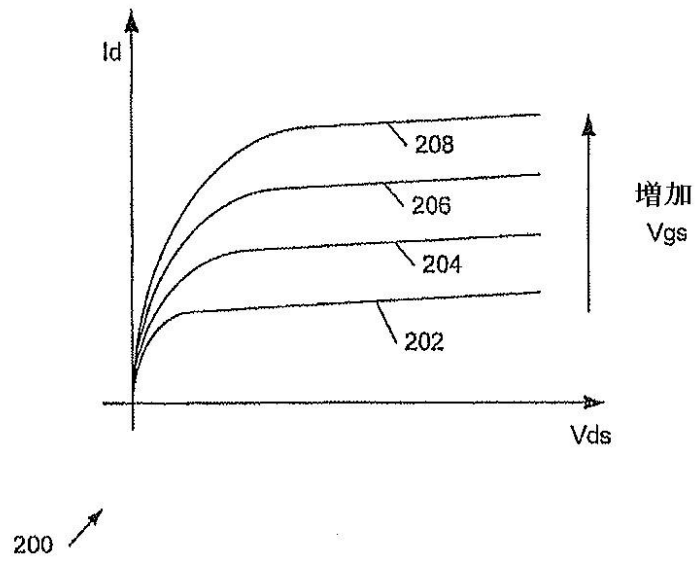


150 ↗

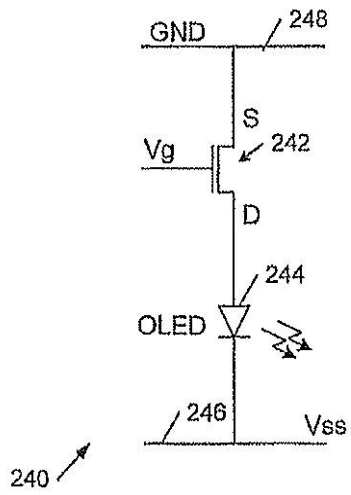
【図 1 b】



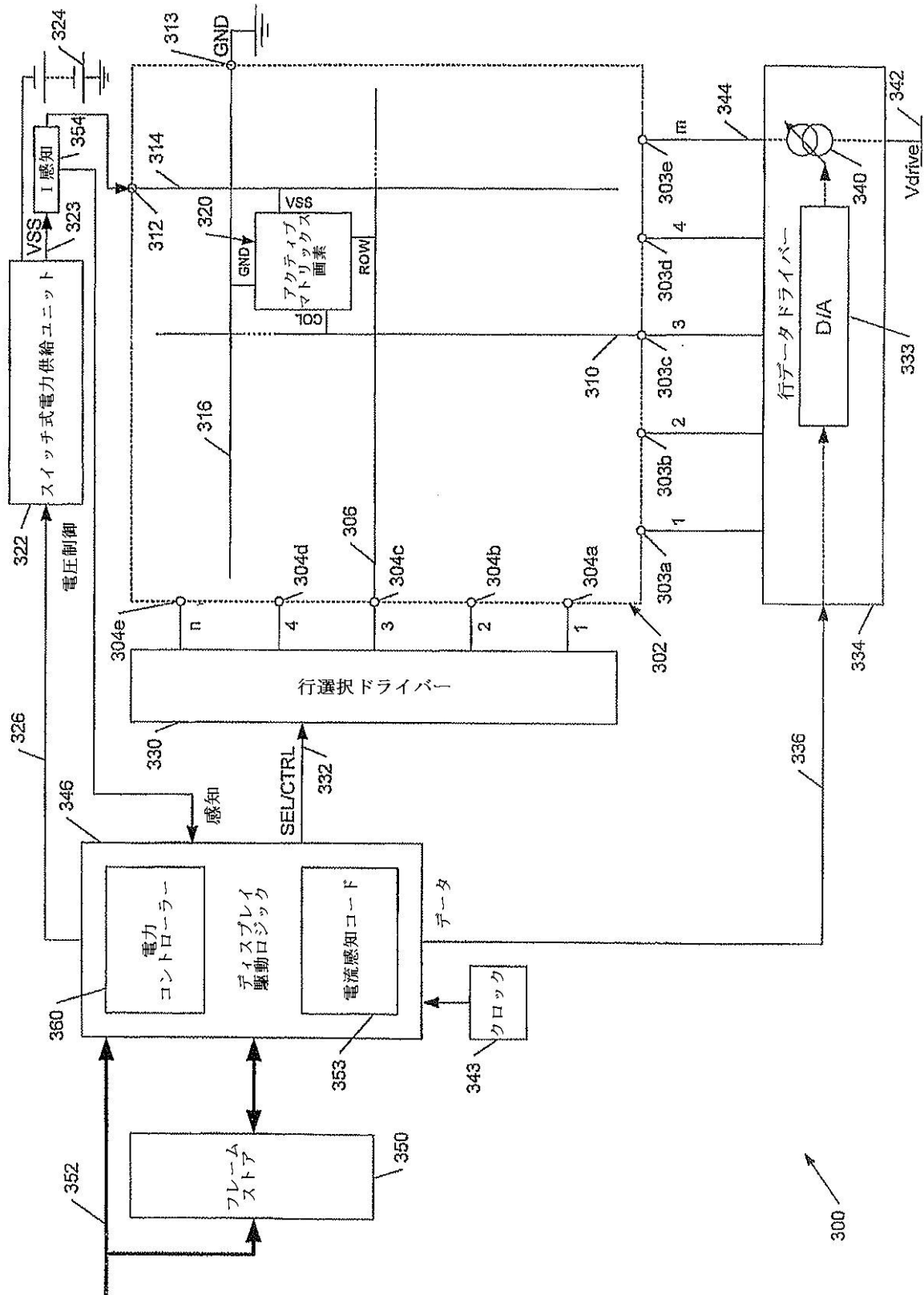
【図 2 a】



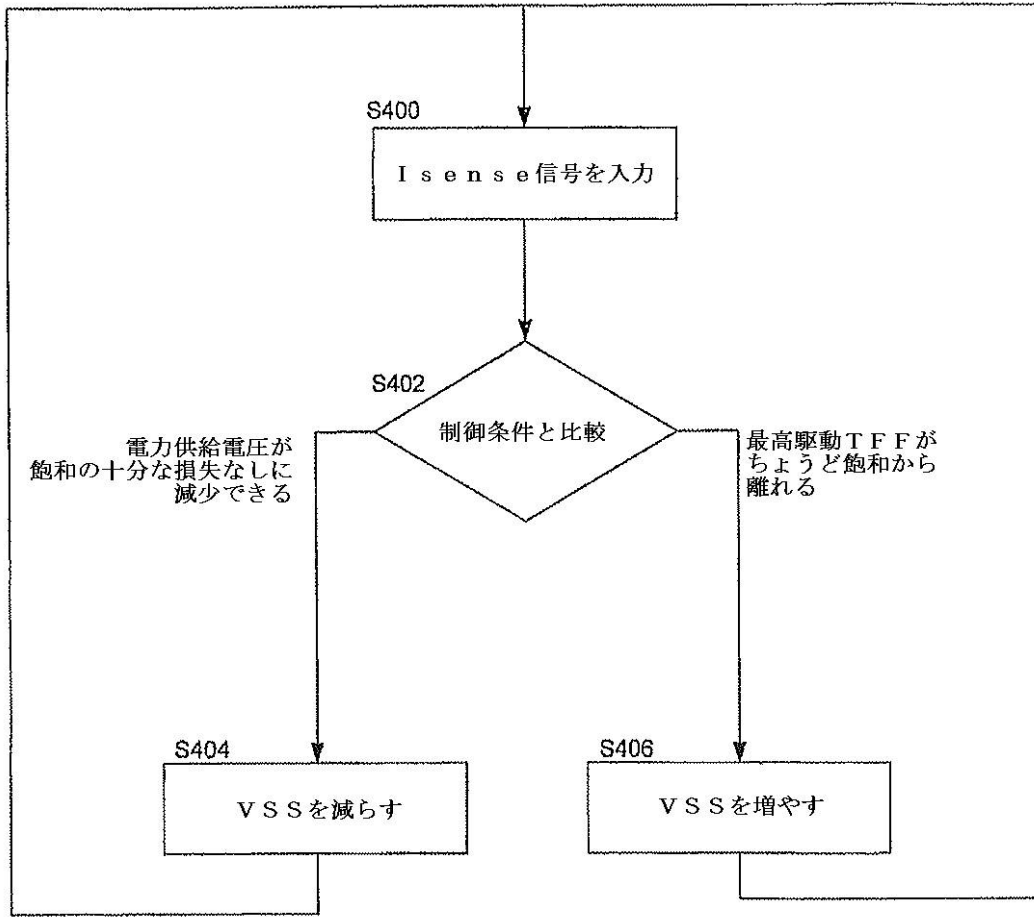
【図 2 b】



【図 3】



【 図 4 】



【国際調査報告】

INTERNATIONAL SEARCH REPORT

International application No
PCT/GB2006/003171

A. CLASSIFICATION OF SUBJECT MATTER
INV. G09G3/32

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)
G09G

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal, WPI Data

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 2004/263444 A1 (KIMURA HAJIME [JP]) 30 December 2004 (2004-12-30) paragraphs [0002], [0018], [0048] - [0058], [0069] - [0072], [0086] figures 1,3-7,19	1,3,4, 6-11,13, 14,16-20
X	GB 2 389 951 A (CAMBRIDGE DISPLAY TECH [GB]) 24 December 2003 (2003-12-24) page 1, paragraph 1 - paragraph 3 page 13, paragraph 4 page 17, paragraph 3 - paragraph 4 page 20, paragraph 9 page 22, paragraph 1 page 26, paragraph 3 page 27, paragraph 3 figures 2b,7a,8,9	1-4,6-20
	-/-	

☒ Further documents are listed in the continuation of Box C.

☒ See patent family annex.

* Special categories of cited documents:

A document defining the general state of the art which is not considered to be of particular relevance

E earlier document but published on or after the international filing date

L document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

O document referring to an oral disclosure, use, exhibition or other means

P document published prior to the international filing date but later than the priority date claimed

T later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

X document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

Y document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

A document member of the same patent family

Date of the actual completion of the international search

15 January 2007

Date of mailing of the international search report

22/01/2007

Name and mailing address of the ISA/

European Patent Office, P.B. 5818 Patentplan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax (+31-70) 340-3016

Authorized officer

Ladray, Olivier

INTERNATIONAL SEARCH REPORT

International application No
PCT/GB2006/003171

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	US 2003/122813 A1 (ISHIZUKI SHINICHI [JP] ET AL) 3 July 2003 (2003-07-03) paragraphs [0102], [0103] figures 9,10 -----	4,20
A	EP 1 450 345 A (PIONEER TOHOKU CORP [JP]) 25 August 2004 (2004-08-25) the whole document -----	1-20

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/GB2006/003171

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
US 2004263444 A1	30-12-2004	NONE	
GB 2389951 A	24-12-2003	AU 2003244794 A1 EP 1516310 A2 WO 03107313 A2 JP 2005530200 T US 2006038758 A1	31-12-2003 23-03-2005 24-12-2003 06-10-2005 23-02-2006
US 2003122813 A1	03-07-2003	AU 2002356439 A1 EP 1459285 A1 WO 03058594 A1 TW 575859 B	24-07-2003 22-09-2004 17-07-2003 11-02-2004
EP 1450345 A	25-08-2004	CN 1523558 A JP 2004252036 A KR 20040074607 A TW 234757 B US 2004160395 A1	25-08-2004 09-09-2004 25-08-2004 21-06-2005 19-08-2004

フロントページの続き

(51) Int.Cl.	F I	テーマコード (参考)
	G 0 9 G 3/30	K
	H 0 5 B 33/14	A
	G 0 9 G 3/20	6 4 1 D

(81) 指定国 AP(BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LV, LY, MA, MD, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, SV, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

(74) 代理人 100114465

弁理士 北野 健

(72) 発明者 ラウテリー, ポール

イギリス国 シービー 4 5 ディージェイ ケンブリッジシャイア, ケンブリッジ, ロングスタン
トン, ハッドウズ クローズ 17

(72) 発明者 スミス, ユアン

イギリス国 シービー 3 6 ディーダブリュ ケンブリッジシャイア, キャンボーン, キャンボ
ーン ビジネス パーク, ビルディング 2020, ケンブリッジ ディスプレイ テクノロジー
リミテッド, アイピー デパートメント内

F ターム(参考) 3K107 AA01 BB01 CC14 CC21 EE03 HH04

5C080 AA06 BB05 CC03 DD26 EE28 EE30 FF11 HH21 JJ02 JJ03
JJ05 JJ07

专利名称(译)	有源矩阵显示驱动控制系统		
公开(公告)号	JP2009508171A	公开(公告)日	2009-02-26
申请号	JP2008530594	申请日	2006-08-25
[标]申请(专利权)人(译)	剑桥显示技术有限公司		
申请(专利权)人(译)	剑桥显示科技有限公司		
[标]发明人	ラウテリーポール スミスユアン		
发明人	ラウテリー,ポール スミス,ユアン		
IPC分类号	G09G3/30 G09G3/20 H01L51/50 G09G3/32		
CPC分类号	G09G3/3233 G09G2300/0842 G09G2310/027 G09G2320/029 G09G2320/043 G09G2330/021		
FI分类号	G09G3/30.J G09G3/20.611.A G09G3/20.612.A G09G3/20.624.B G09G3/20.680.G G09G3/30.K H05B33/14.A G09G3/20.641.D		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC14 3K107/CC21 3K107/EE03 3K107/HH04 5C080/AA06 5C080 /BB05 5C080/CC03 5C080/DD26 5C080/EE28 5C080/EE30 5C080/FF11 5C080/HH21 5C080/JJ02 5C080/JJ03 5C080/JJ05 5C080/JJ07		
代理人(译)	森田 浩二 田中 玲子 北野 健		
优先权	2005018541 2005-09-12 GB		
其他公开文献	JP5261182B2 JP2009508171A5		
外部链接	Espacenet		

摘要(译)

本发明涉及用于驱动有源矩阵显示器，特别是有机发光二极管（OLED）显示器的方法，装置和计算机程序代码，其具有降低的功耗。

