

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A) (11)特許出願公開番号

特開2003 - 288051

(P2003 - 288051A)

(43)公開日 平成15年10月10日(2003.10.10)

(51) Int.Cl ⁷	識別記号	F I	テ-マ-ト* (参考)
G 0 9 G 3/30		G 0 9 G 3/30	K 3 K 0 0 7
3/20	623	3/20	B 5 C 0 8 0
	641		623 F
			641 D
			641 Q

審査請求 未請求 請求項の数 8 O L (全 8 数) 最終頁に続く

(21)出願番号 特願2002 - 87952(P2002 - 87952)

(22)出願日 平成14年3月27日(2002.3.27)

(71)出願人 000116024

ローム株式会社

京都府京都市右京区西院溝崎町21番地

(72)発明者 前出 淳

京都市右京区西院溝崎町21番地 ローム株式会社内

(72)発明者 藤沢 雅憲

京都市右京区西院溝崎町21番地 ローム株式会社内

(74)代理人 100079555

弁理士 梶山 侑是 (外 1 名)

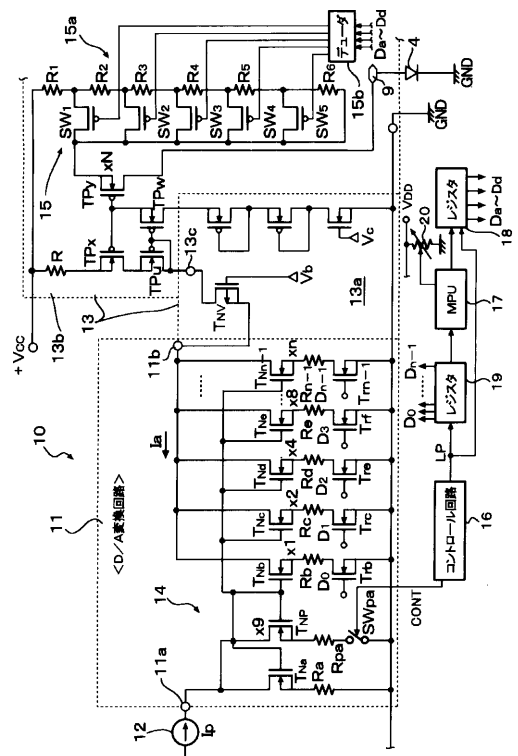
最終頁に続く

(54)【発明の名称】 有機 E L 駆動回路および有機 E L 表示装置

(57)【要約】

【課題】 電流駆動回路の占有面積の増加が少なく、簡単な回路で有機 E L パネルの表示輝度について 補正量を選択できる有機 E L 駆動回路および有機 E L 表示装置を提供することにある。

【解決手段】 この発明は、電流駆動回路に設けられているカレントミラー回路の入力側トランジスタと出力側トランジスタとに負荷抵抗をそれぞれ挿入して、これらの抵抗値をアンバランスにすることで出力電流値を入力電流値に対して 特性を持たせる。そして、入力側トランジスタと出力側トランジスタとのいずれか一方の負荷抵抗の抵抗値を選択できるようにすることで、補正値を選択する。この場合、補正値を選択する回路がカレントミラー回路の負荷抵抗であるので、補正回路が簡単なものとなる。



【特許請求の範囲】

【請求項1】表示データを受けてこれに対応する表示のためのアナログの電流を発生するD/A変換回路と、カレントミラー回路を有し、前記D/A変換回路からの出力電流で駆動され有機EL表示パネルの端子ピンを電流駆動する電流駆動回路とを備え、前記カレントミラー回路の前記出力側トランジスタと入力側トランジスタとにそれぞれ負荷抵抗を挿入し、これら負荷抵抗のいずれか一方の抵抗値を調整することにより前記有機EL表示パネルの輝度についての補正値を選択することを特徴とする有機EL駆動回路。

【請求項2】前記カレントミラー回路は、前記電流駆動回路の出力段に設けられ、前記カレントミラー回路の出力側トランジスタの出力電流により前記端子が駆動されるものである請求項1記載の有機EL駆動回路。

【請求項3】前記抵抗値を調整する負荷抵抗は、前記出力側トランジスタ側に挿入されたものである請求項2記載の有機EL駆動回路。

【請求項4】前記出力側トランジスタの負荷抵抗は、複数の抵抗が直列に接続され、その各接続点がスイッチ回路を介して出力トランジスタに接続されて前記負荷抵抗の抵抗値が選択される請求項3記載の有機EL駆動回路。

【請求項5】有機EL表示パネルと、表示データを受けてこれに対応する表示のためのアナログの電流を発生するD/A変換回路と、カレントミラー回路を有し、前記D/A変換回路からの出力電流で駆動され有機EL表示パネルの端子ピンを電流駆動する電流駆動回路とを備え、前記カレントミラー回路の前記出力側トランジスタと入力側トランジスタとにそれぞれ負荷抵抗を挿入し、これら負荷抵抗のいずれか一方の抵抗値を調整することにより前記有機EL表示パネルの輝度についての補正値を選択することを特徴とする有機EL表示装置。

【請求項6】前記カレントミラー回路は、前記電流駆動回路の出力段に設けられ、前記カレントミラー回路の出力側トランジスタの出力電流により前記端子が駆動されるものである請求項5記載の有機EL表示装置。

【請求項7】前記抵抗値を調整する負荷抵抗は、前記出力側トランジスタ側に挿入されたものである請求項6記載の有機EL表示装置。

【請求項8】前記出力側トランジスタの負荷抵抗は、複数の抵抗が直列に接続され、その各接続点がスイッチ回路を介して出力トランジスタに接続されて前記負荷抵抗の抵抗値が選択される請求項7記載の有機EL表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】この発明は、有機EL駆動回路および有機EL表示装置に関し、詳しくは、カレント

ミラー回路を利用したD/A変換回路により入力デジタル値に対応する電流値を生成して有機ELパネルのピン駆動電流を発生するカラムライン（陽極側ドライブライン、以下同じ）の電流駆動回路において、その占有面積の増加が少なく、簡単な回路で有機ELパネルの表示輝度について補正量が選択できる有機EL駆動回路および有機EL表示装置の改良に関する。

【0002】

【従来の技術】有機EL表示装置は、自発光による高輝度表示が可能であることから、小画面での表示に適し、携帯電話機、DVDプレーヤ、PDA（携帯端末装置）等に搭載される次世代表示装置として現在注目されている。この有機EL表示装置には、液晶表示装置のように電圧駆動を行うと、輝度ばらつきが大きくなり、かつ、R（赤）、G（緑）、B（青）に感度差があることから制御が難しくなる問題点がある。そこで、最近では、電流駆動のドライバを用いた有機EL表示装置が提案されている。例えば、特開平10-112391号などでは、電流駆動により輝度ばらつきの問題を解決する技術が記載されている。

【0003】携帯電話機用の有機EL表示装置の有機EL表示パネルでは、カラムラインの数が396個（132×3）の端子ピン（以下ピン）、ローラインが162個のピンを持つものが提案され、カラムライン、ローラインのピンはこれ以上に増加する傾向にある。このような有機EL表示パネルの電流駆動回路の出力段は、アクティブマトリックス型でも単純マトリックス型のもでもピン対応に電流源の駆動回路、例えば、カレントミラー回路による出力回路が設けられている。そのドライブ段は、例えば、特願2001-86967号に示されるようにピン対応に多数の出力側トランジスタを有するパラレル駆動のカレントミラー回路として、手前の入力段となる基準電流発生回路から基準電流を受けてピン対応に多数のミラー電流を発生して、あるいはこのミラー電流として発生した基準電流をk倍（kは2以上の整数）の電流に増幅して前記のカレントミラー回路により出力回路を駆動する。そして、そのk倍電流増幅回路には、ピン対応にD/A変換回路を設けて、このD/A変換回路がカラム側のピン対応に表示データを受けてこの表示データをピン対応にA/D変換して1ライン分の駆動電流を同時に生成する。

【0004】図3は、このような有機EL駆動回路のカラムドライバ1であって、2は、そのD/A変換回路、3は、そのカレントミラー電流出力回路である。D/A変換回路2は、定電流源14aからの電流Iを入力端子2aを介してコレクタに受けるダイオード接続のnpn型の入力側バイポーラトランジスタQaを有し、これにカレントミラー接続された出力側npn型バイポーラトランジスタQb～Qn-1、各出力側トランジスタQb～Qn-1のエミッタとグラウンドGND間にスイッチ回路として

接続されたNチャンネルMOSFETトランジスタ $T_{rb} \sim T_{rn-1}$ が設けられている。そして、トランジスタ $T_{rb} \sim T_{rn-1}$ のゲートがそれぞれ $D_0 \sim D_{n-1}$ のD/A変換の各入力端子に接続されている。

【0005】出力側トランジスタ $Q_b \sim Q_{n-1}$ は、それぞれのコレクタが出力端子2bに接続され、トランジスタ Q_a のエミッタ面積に対してそれぞれのトランジスタが $x_1, x_2, x_4, \dots, x_n$ の倍数のエミッタ面積比を持っている。なお、入力側トランジスタ Q_a のエミッタは、抵抗 R_a とNチャンネル型のMOSFETトランジスタ T_{ra} の直列回路を介してグランドGNDに接続され、トランジスタ T_{ra} のゲートは電源ライン+VDDに接続されている。このD/A変換回路2は、CPU, MPU等のプロセッサからそのときどきの表示輝度に応じたデジタル値の表示データを入力端子 $D_0 \sim D_{n-1}$ に受けて出力端子2bに入力データ(表示データ)に応じたアナログの電流値を発生する。なお、この図では、ドライブ段のそれぞれの1ピン分の駆動回路を簡略化して定電流源14aとして示してある。また、トランジスタ T_{rr} とトランジスタ Q_r は、カレントミラー接続の共通ベースラインへベース電流を供給するベース電流供給回路であり、トランジスタ Q_r のエミッタは、抵抗 R_r とNチャンネル型のMOSFETトランジスタ T_{rra} の直列回路を介してグランドGNDに接続され、トランジスタ T_{rra} のゲートは電源ライン+VDDに接続されている。であり、トランジスタ Q_r のエミッタは、抵抗 R_r とNチャンネル型のMOSFETトランジスタ T_{rra} の直列回路を介してグランドGNDに接続され、トランジスタ T_{rra} のゲートは電源ライン+VDDに接続されている。

【0006】カレントミラー電流出力回路3は、ドライブ段カレントミラー回路3aと出力段カレントミラー回路3bとからなる。カレントミラー回路3aは、ピーク電流生成回路であって、ダイオード接続されたpnp型の入力側トランジスタ Q_s と出力側トランジスタ Q_t とからなり、それぞれのエミッタ側がPチャンネルMOSFETトランジスタ T_{rs} 、NチャンネルMOSFETトランジスタ T_{rt} を介して出力段カレントミラー回路3bの入力端子3cに接続されている。入力側トランジスタ Q_s のコレクタは、D/A変換回路2の出力端子2bに接続され、出力側トランジスタ Q_t のコレクタは、グランドGNDに接続されている。トランジスタ Q_s とトランジスタ Q_t のエミッタ面積比は $1 : x$ である。そこで、カレントミラー回路3aは、トランジスタ T_{rt} がONしているときには、 $(1+x)$ 倍の駆動電流を生成する。トランジスタ T_{rs} は、トランジスタ T_{rt} に対応して設けられた負荷トランジスタであって、そのゲートはグランドGNDに接続されていて、駆動ラインをバランスさせるために挿入されている。

【0007】トランジスタ T_{rt} は、駆動初期の一定期間だけコントロール信号CONTを受けてONになる。これに

より出力段カレントミラー回路3bの入力側トランジスタ Q_x がベース電流補正駆動用のpnp型のカレントミラートランジスタ Q_u, Q_w を介して駆動される。その結果、pnp型の入力側トランジスタ Q_x によりトランジスタ T_{rt} がONしたピーク駆動時の一定期間には $(1+x)I_a$ の電流が流れる。その後通常駆動電流として駆動電流 I_a が出力される。それらが出力段カレントミラー回路3bのpnp型の出力側トランジスタ Q_y でさらにN倍に電流増幅されて、有機ELパネルのピン9に出力される。なお、出力段カレントミラー回路3bのトランジスタ Q_x とトランジスタ Q_y のエミッタ面積比は $1 : N$ であり、これらトランジスタのエミッタは、電源ライン+VDDではなく、これより高い電圧、例えば、+15V乃至+20V程度の電源ライン+Vccに接続され、出力側トランジスタ Q_y のコレクタは、カラム側のピン9に接続されている。

【0008】

【発明が解決しようとする課題】近年、駆動ピン数は高解像度の要請により増加する傾向にある。有機EL表示パネルの各有機EL素子は、ブラウン管と同様に表示データの値に対して輝度が直線的な関係にはなく、R, G, Bの材料による素子特性に応じた曲線になる。そこで、有機EL表示装置を使用する周囲の環境が変わると、例えば、昼間と夜とでは画質が変化し、有機EL表示パネルが高解像度になればなるほど、この画質の変化が目立ってくる。そのために補正をすることが必要になる。通常、補正をする場合には、ドライバ等でソフト的にD/A変換回路に設定する表示データを補正することが考えられるが、家庭電化品や携帯電話のような携帯型の機器では、いちいちドライバを選択してロードするような処理は不向きである。そこで、補正回路を搭載することで使用環境変化に応じて表示装置の画質を改善することになるが、前記のようなD/A変換回路により表示データに応じた駆動電流を生成する回路では、各画素対応にしなければならぬので、その分、補正回路の増加により電流駆動回路の占有面積が増える問題がある。この発明の目的は、このような従来技術の問題点を解決するものであって、電流駆動回路の占有面積の増加が少なく、簡単な回路で有機ELパネルの表示輝度について補正量が選択できる有機EL駆動回路および有機EL表示装置を提供することにある。

【0009】

【課題を解決するための手段】このような目的を達成するためのこの発明の有機EL駆動回路および有機EL表示装置の特徴は、表示データを受けてこれに対応する表示のためのアナログの電流を発生するD/A変換回路と、カレントミラー回路を有し、D/A変換回路からの出力電流で駆動され有機EL表示パネルの端子ピンを電流駆動する電流駆動回路とを備えていて、カレントミラー回路の出力側トランジスタと入力側トランジスタとに

それぞれ負荷抵抗を挿入し、これら負荷抵抗のいずれか一方の抵抗値を調整することにより有機EL表示パネルの輝度についての補正值を選択するものである。

【0010】

【発明の実施の形態】このように、この発明にあっては、電流駆動回路に設けられているカレントミラー回路の入力側トランジスタと出力側トランジスタとに負荷抵抗をそれぞれ挿入して、これらの抵抗値をアンバランスにすることで出力電流値を入力電流値に対して特性を持たせる。そして、入力側トランジスタと出力側トランジスタとのいずれか一方の負荷抵抗の抵抗値を選択できるようにすることで、補正值を選択する。この場合、

補正值を選択する回路がカレントミラー回路の負荷抵抗であるので、補正回路が簡単なものとなる。このように、D/A変換回路の後のカレントミラー回路に負荷抵抗回路を設ければ補正ができるので、特別に補正值を選択する補正回路を追加して設ける必要はなくなる。電流駆動回路は、k倍増幅回路等のドライブ段にはカレントミラー回路が用いられ、特に、出力段は、通常、カレントミラー回路で構成されているので、この出力段に設ければ一層よく、占有領域が小さくて済む。その結果、電流駆動回路の占有面積の増加が抑えられ、有機ELパネルの表示輝度について補正量の選択が可能となる。これにより、周囲の環境に応じて見やすい画質で画像の表示が可能で有機EL駆動回路および有機EL表示装置を容易に実現することができる。

【0011】

【実施例】図1は、この発明の有機EL駆動回路を適用した一実施例の電流駆動回路のブロック図、図2は、その補正特性の説明図である。なお、図3と同一の構成要素は同一の符号で示す。図1において、10は、有機EL駆動回路のカラムドライバであって、11は、そのD/A変換回路、12は、ドライブ段のそれぞれの1ピン分の駆動回路を簡略化した図3の定電流源14aに対応する定電流源、13は、カレントミラー電流出力回路、14は、ピーク電流生成回路、15は、補正回路、そして16は、コントロール回路である。D/A変換回路11は、図3のD/A変換回路2に対応しているが、バイポーラトランジスタではなく、MOSFETトランジスタで構成されている。Nチャネルの入力側トランジスタTNaがD/A変換回路2の入力側トランジスタQaに対応し、Nチャネルの出力側トランジスタTNb~TNn-1が出力側トランジスタQb~Qn-1に対応している、カレントミラー回路を構成している。このD/A変換回路11は、さらに入力側トランジスタTNaに並列に接続されたカレントミラーのNチャネルの入力側トランジスタTNpを有している。そして、トランジスタTNaとトランジスタTNpaは、ソースの面積比が1:9に設定されている。トランジスタTNaのソースは、抵抗Raを介してグランドGNDに接続され、トランジスタTNpa

のソースは抵抗Rpa、スイッチ回路SWpaを介してグランドGNDに接続されている。

【0012】2個の入力側トランジスタTNaと入力側トランジスタTNpとは、定電流源12から電流Ipを入力端子11aを介して受ける。定電流源12は、図3の定電流源14aと異なり、その電流値が電流Iより大きい電流Ipに変更されている。入力側トランジスタTNaにこの電流Ipが動作電流として流れたときには、D/A変換回路11の出力端子11bにピーク電流Ia=Ipaを発生する電流量に設定されている。なお、抵抗Rb~Rn-1は、出力側トランジスタTNb~TNn-1のソースとトランジスタTrb~Trn-1のドレインとの間に挿入された抵抗である。これによりD/A変換回路の電流ベアリング精度を向上させることができる。また、図3のトランジスタTrrとトランジスタQrに相当するベース電流供給回路はここでは削除してある。カレントミラー電流出力回路13は、図3のカレントミラー電流出力回路3に対応する回路であるが、これもバイポーラトランジスタではなく、MOSFETトランジスタで構成され、駆動レベルシフト回路13aと出力段カレントミラー回路13bとからなる。ここには、図3のカレントミラー回路3aに相当するピーク電流生成回路はない。

【0013】駆動レベルシフト回路13aは、D/A変換回路11の出力を出力段カレントミラー回路13bに伝達するための回路であって、NチャネルのMOSFETトランジスタTNvからなる。そのゲートはバイアスラインVbに接続され、ソース側がD/A変換回路11の出力端子11aに接続されている。そしてドレイン側が出力段カレントミラー回路13bの入力端子13cに接続されている。これによりD/A変換回路11の出力電流をIaとすると、これに対して入力端子13cにIaの駆動電流を発生することができる。

【0014】出力段カレントミラー回路13bは、図3のベース電流補正駆動用のカレントミラーのトランジスタQu、Qwに対応するPチャネルMOSFETトランジスタTPu、TPwと、図3のカレントミラーのトランジスタQx、Qyに対応するPチャネルMOSFETトランジスタTPx、TPyと補正回路15とを有している。出力段カレントミラー回路13bのトランジスタTPxとトランジスタTPyのソース面積比は1:Nであり、これらトランジスタのソースは、電源ライン+VDDではなく、これより高い電圧、例えば、+15V程度の電源ライン+Vccに補正回路15を介して接続され、出力側トランジスタTPyは、カラム側のピン9に接続され、駆動時にはN×Iaの駆動電流を流してピン9を駆動する。このピン9とグランドGNDの間には、EL素子4が接続されている。なお、図中のVcもバイアスラインである。

【0015】補正回路15は、電源ライン+VccとトランジスタTPxのソースとの間に接続された負荷抵抗R

と、電源ライン + Vcc とトランジスタ TPy のソースとの間に接続された直列負荷抵抗回路 15 a とを有している。直列負荷抵抗回路 15 a は、直列に接続された負荷抵抗 R1, R2, R3, R4, R5, R6 と、負荷抵抗 R1, R2, R3, R4, R5, R6 の 5 個の各抵抗のそれぞれの接続点とトランジスタ TPy のソースとの間にそれぞれスイッチ回路 SW1, SW2, SW3, SW4, SW5 が設けられている。各スイッチ回路 SW1 ~ SW5 は、Pチャネル MOS トランジスタで構成されるスイッチであって、デコーダ 15 b から受ける Low レベル (以下 “L”)、High レベル (以下 “H”) の信号に応じて ON/OFF され、通常は、スイッチ回路 SW1 が 1 つ “L” の信号を受けてこれが ON 状態に設定されている。他のスイッチ回路はこのとき “H” の信号を受けている。デコーダ 15 b は、レジスタ 18 からの 4 ビットの信号 Da ~ Dd を受けてそのデータをデコードすることで、スイッチ回路 SW1 ~ SW5 のいずれか一つのスイッチ回路を ON とし、他のスイッチ回路を OFF とするか、あるいはスイッチ回路 SW1 ~ SW5 全部を OFF とする。なお、前記のスイッチ回路 SW1 だけが ON の初期状態のときには、レジスタ 18 には 4 ビットオール “0” が設定され、レジスタ 18 のデータ Da ~ Dd は、MPU 17 から送出され、コントロール回路 16 からのラッチ信号 Lp でラッチされる。これによりスイッチ回路 SW1 ~ SW5 の ON/OFF が制御される。MPU 17 は、画質調整の操作のための可変抵抗 20 の操作に応じてレジスタ 18 に 補正データを設定する。

【0016】これにより 補正特性が変化する。図 2 は、その一例であって、直線性のよい G (緑) の有機 EL 素子の場合の 補正特性である。入力側トランジスタ TPy と出力側トランジスタ TPx のエミッタ面積比を 1 : 10 とし、縦軸は、トランジスタ TPy のピン駆動電流値 Iout を、横軸は、トランジスタ TPx の駆動電流値 Iin を両対数で表したグラフである。そして、負荷抵抗 R の抵抗値を 100 k とし、負荷抵抗 R1, R2, R3, R4, R5, R6 の各抵抗値を各 10 k とした場合のシミュレーションした結果である。これにより、スイッチ回路 SW1 が ON となっている初期状態のときには、入力側と出力側の駆動電流量が 1 : 10 であり、負荷抵抗が逆に 10 : 1 となっているので、補正値は、1.0 となる。そして、スイッチ回路 SW2 を ON したときには、1.3 となる。以下、スイッチ回路 SW3, SW4, SW5、そして全部のスイッチ回路が OFF したときに応じては、1.6, 1.9, 2.4, 2.7 が選択できる。

【0017】通常、補正として使用する値は、有機 EL 素子の場合には、1.0, 2.2, 2.5 程度のものがあれば十分である。そこで、可変抵抗 20 を操作 (外部の操作) に応じて MPU 17 が選択された 補正値に

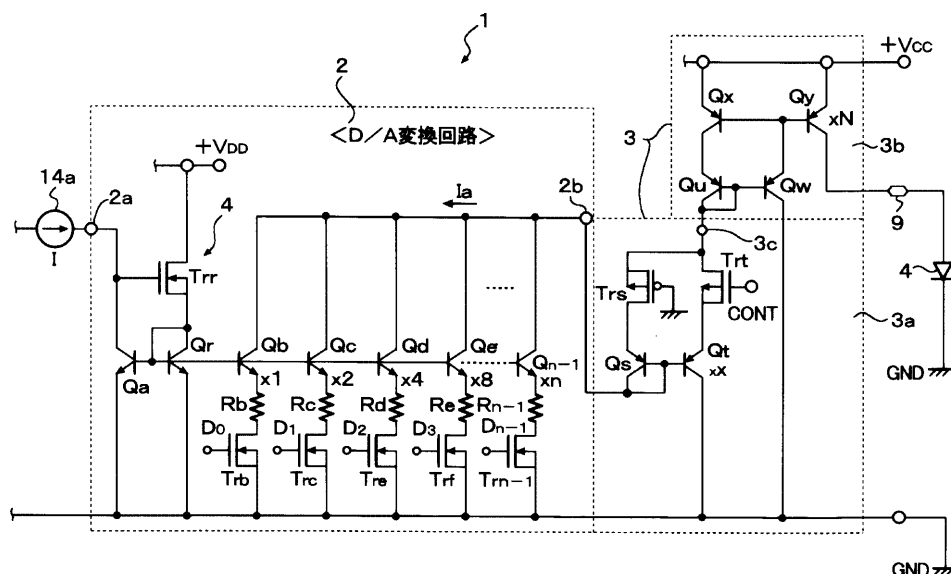
対応するデータをレジスタ 18 に設定する。なお、コントロール回路 16 は、MPU 17 から制御信号 S を受けてラッチパルス Lp をレジスタ 18 とレジスタ 19 とに発生する。このラッチパルス Lp によりレジスタ 18 とレジスタ 19 とにそれぞれデータが設定される。ここで、レジスタ 19 に設定されるデータは、表示データであって、D/A 変換回路 11 の入力端子 D0 ~ Dn-1 に送出されるデータである。ところで、この実施例では、各スイッチ回路 SW1 ~ SW5 は、負荷抵抗 R1, R2, R3, R4, R5, R6 の各接続点とトランジスタ TPy のソースとの間に設けられているが、各スイッチ回路 SW1 ~ SW5 は、各負荷抵抗 R2, R3, R4, R5, R6 に並列に設けられていてもよい。これにより直列負荷抵抗回路 15 a の前抵抗値が調整されてもよい。また、この実施例では、カラムラインの電流駆動回路の出力段のカレントミラー回路における出力側トランジスタの負荷抵抗の抵抗値をその入力側トランジスタの負荷抵抗の抵抗値に対して調整している。しかし、これは、入力側トランジスタの負荷抵抗の抵抗値を出力側トランジスタの負荷抵抗に対して調整するようにしてもよい。

【0018】以上説明してきたが、実施例では、出力段のカレントミラー回路に出力側と入力側とに負荷抵抗を挿入して 補正回路としているが、この発明は、表示データを受けてそれに応じた電流値の電流信号を発生する D/A 変換回路の後段であればどの位置にあるカレントミラー回路に負荷抵抗による 補正回路をもうけてもよい。また、実施例の回路では、MOSFET トランジスタを主体として構成しているが、バイポーラトランジスタを主体として構成してもよいことはもちろんである。また、実施例の Nチャンネル型 (あるいは npn 型トランジスタ) は、Pチャンネル型 (あるいは pnp 型) トランジスタに、Pチャンネル型 (あるいは pnp 型) トランジスタは、Nチャンネル (あるいは npn 型) トランジスタに置き換えることができる。この場合には、電源電圧は負となり、上流に設けたトランジスタは下流に設けることになる。

【0019】

【発明の効果】以上説明してきたように、この発明においては、電流駆動回路に設けられているカレントミラー回路の入力側トランジスタと出力側トランジスタとに負荷抵抗をそれぞれ挿入して、これらの抵抗値をアンバランスにすることで出力電流値を入力電流値に対して 特性を持たせる。そして、入力側トランジスタと出力側トランジスタとのいずれか一方の負荷抵抗の抵抗値を選択できるようにすることで、補正値を選択する。この場合、補正値を選択する回路がカレントミラー回路の負荷抵抗であるので、補正回路が簡単なものとなる。その結果、電流駆動回路の占有面積の増加が抑えられ、有機 EL パネルの表示輝度について 補正量の選択が可能となる。これにより、周囲の環境に応じて見やすい画質

【図3】



【手続補正書】

【提出日】平成14年5月30日(2002.5.30)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0011

【補正方法】変更

【補正内容】

【0011】

【実施例】図1は、この発明の有機EL駆動回路を適用した一実施例の電流駆動回路のブロック図、図2は、その補正特性の説明図である。なお、図3と同一の構成要素は同一の符号で示す。図1において、10は、有機EL駆動回路のカラムドライバであって、11は、そのD/A変換回路、12は、ドライブ段のそれぞれの1ピン分の駆動回路を簡略化した図3の定電流源14aに対応する定電流源、13は、カレントミラー電流出力回路、14は、ピーク電流生成回路、15は、補正回路、そして16は、コントロール回路である。D/A変換回路11は、図3のD/A変換回路2に対応しているが、バイポーラトランジスタではなく、MOSFETト

ランジスタで構成されている。Nチャンネルの入力側トランジスタTNaがD/A変換回路2の入力側トランジスタQaに対応し、Nチャンネルの出力側トランジスタTNb~TNn-1が出力側トランジスタQb~Qn-1に対応している、カレントミラー回路を構成している。このD/A変換回路11は、さらに入力側トランジスタTNaに並列に接続されたカレントミラーのNチャンネルの入力側トランジスタTNpを有している。そして、トランジスタTNaとトランジスタTNpは、チャネル幅比が1:9に設定されている。トランジスタTNaのソースは、抵抗Raを介してグランドGNDに接続され、トランジスタTNpのソースは抵抗Rpa、スイッチ回路SWpaを介してグランドGNDに接続されている。

【手続補正2】

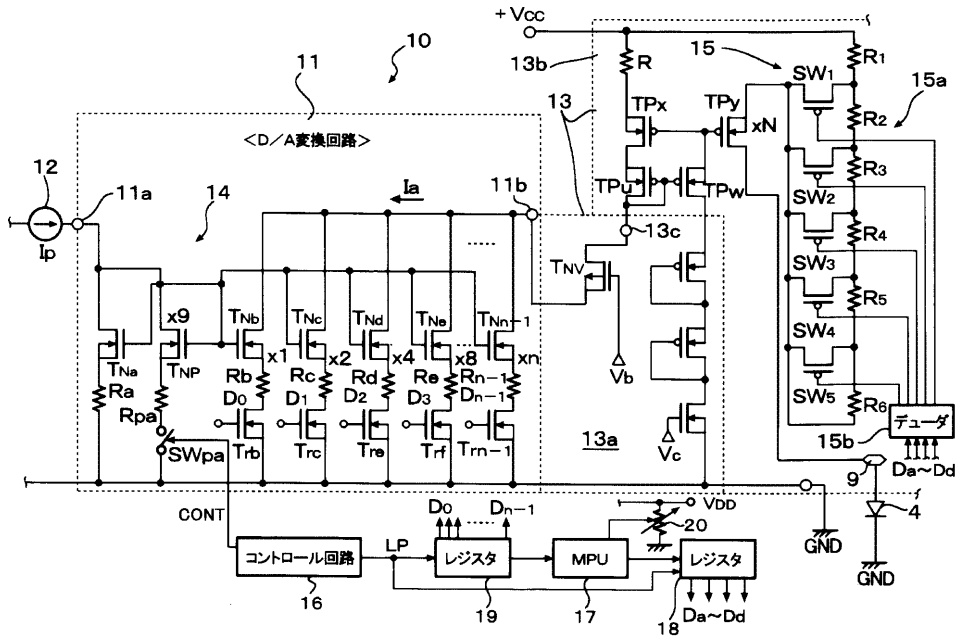
【補正対象書類名】図面

【補正対象項目名】図1

【補正方法】変更

【補正内容】

【図1】



フロントページの続き

(51)Int.Cl.⁷
H 0 5 B 33/14

識別記号

F I
H 0 5 B 33/14

テ-マコード (参考)
A

F タ-ム(参考) 3K007 AB11 AB17 DB03 GA04
 5C080 AA06 BB05 CC03 DD05 DD22
 DD25 EE29 EE30 FF12 GG11
 HH09 JJ03 JJ05 KK07

专利名称(译)	有机EL驱动电路和有机EL显示装置		
公开(公告)号	JP2003288051A	公开(公告)日	2003-10-10
申请号	JP2002087952	申请日	2002-03-27
[标]申请(专利权)人(译)	罗姆股份有限公司		
申请(专利权)人(译)	ROHM株式会社		
[标]发明人	前出淳 藤沢雅憲		
发明人	前出淳 藤沢雅憲		
IPC分类号	H01L51/50 G09G3/20 G09G3/30 H05B33/14		
FI分类号	G09G3/30.K G09G3/20.623.B G09G3/20.623.F G09G3/20.641.D G09G3/20.641.Q H05B33/14.A G09G3/30.J G09G3/3216 G09G3/3225 G09G3/3275 G09G3/3283		
F-TERM分类号	3K007/AB11 3K007/AB17 3K007/DB03 3K007/GA04 5C080/AA06 5C080/BB05 5C080/CC03 5C080/DD05 5C080/DD22 5C080/DD25 5C080/EE29 5C080/EE30 5C080/FF12 5C080/GG11 5C080/HH09 5C080/JJ03 5C080/JJ05 5C080/KK07 3K107/AA01 3K107/BB01 3K107/CC31 3K107/EE02 3K107/EE03 3K107/HH01 3K107/HH04 5C380/AA01 5C380/AB05 5C380/AB06 5C380/AC11 5C380/AC12 5C380/BA11 5C380/BA24 5C380/BA41 5C380/CA04 5C380/CA08 5C380/CA13 5C380/CA34 5C380/CA35 5C380/CF02 5C380/CF06 5C380/CF09 5C380/CF25 5C380/CF26 5C380/CF41 5C380/CF42 5C380/CF48 5C380/CF51 5C380/CF62 5C380/CF64 5C380/DA46		
其他公开文献	JP3868836B2		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供一种有机EL驱动电路和有机EL显示装置，其中使电流驱动电路的占用面积的增加变小并且确定用于有机EL面板的显示亮度的 γ 校正量通过使用简单的电路。
 解决方案：负载电阻分别插入电流驱动电路中提供的电流镜电路的输入侧晶体管和输出侧晶体管，并通过制作这些电阻器为输入电流值提供 γ 特性的输出电流值价值观不同。此外，可以选择输入侧晶体管的负载电阻器或输出侧晶体管的负载电阻器的电阻值，以找到 γ 校正量。由于用于找到 γ 校正量的电路是电流镜电路的负载电阻，因此简化了 γ 校正电路。

