

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2005-197010

(P2005-197010A)

(43) 公開日 平成17年7月21日(2005.7.21)

(51) Int.Cl.<sup>7</sup>

H05B 33/10

H05B 33/14

H05B 33/24

F I

H05B 33/10

H05B 33/14

H05B 33/24

テーマコード (参考)

3K007

A

審査請求 未請求 請求項の数 12 O L (全 19 頁)

(21) 出願番号 特願2003-435821 (P2003-435821)

(22) 出願日 平成15年12月26日 (2003.12.26)

(71) 出願人 000001889

三洋電機株式会社

大阪府守口市京阪本通2丁目5番5号

(74) 代理人 100075258

弁理士 吉田 研二

(74) 代理人 100096976

弁理士 石田 純

(72) 発明者 鈴木 浩司

大阪府守口市京阪本通2丁目5番5号 三

洋電機株式会社内

Fターム(参考) 3K007 AB02 AB03 AB04 AB18 BA06

CB01 CB04 CC01 DB03 EA04

FA00

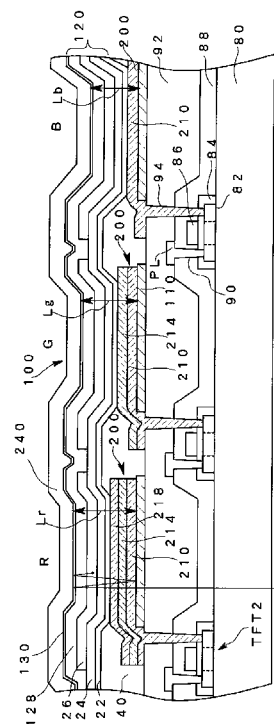
(54) 【発明の名称】 表示装置の製造方法

(57) 【要約】

【課題】微小共振器構造を容易かつ正確に形成する。

【解決手段】複数の画素を備え、2種類以上の波長の射出光によりカラー表示を行う表示装置であり、各画素は、基板側に形成された下部反射膜110と、下部反射膜110の上方に間に有機発光素子層120を挟んで形成された上部反射膜240と、の間に構成された微小共振器構造を備える。下部反射膜110は金属薄膜より構成され、有機発光素子層120との間に第1電極200として機能する導電性共振スペーサ層を備える。導電性共振スペーサ層はITOからなる透明導電性金属酸化物層の積層数又は残存数を射出波長の異なる画素毎で変えて厚さを変える。その厚さは、上層の非晶質ITOを下層の多結晶ITOをエッチングストップとして多結晶ITOの上から選択的に除去し、成膜し残存させるITO層の厚さに応じて厚さを変え、発光光は、微小共振器構造によって増強され、外部に射出される。

【選択図】図1



**【特許請求の範囲】****【請求項 1】**

複数の画素を備え、各画素は、下部反射膜と、該下部反射膜の上方に、間に少なくとも 1 層の有機発光素子層を挟んで形成された上部反射膜と、の間に構成された微小共振器を備え、該微小共振器の前記下部反射膜と前記上部反射膜との層間距離に応じた光学長が、射出波長に応じて画素間で異なり、少なくとも 2 種類の波長の射出光によりカラー表示を行う表示装置の製造方法であって、

前記下部反射膜の形成後、前記有機発光素子層の形成前に、前記画素毎に、透明導電性金属酸化物の単層又は多層積層体を備える導電性共振スペーサ層を形成し、

射出波長の異なる画素間で、それぞれ、透明導電性金属酸化物層の積層数又は残存層数を変え、前記光学長を調整するための前記導電性共振スペーサ層としての合計厚を変えること特徴とする表示装置の製造方法。 10

**【請求項 2】**

請求項 1 に記載の表示装置の製造方法において、

前記透明導電性金属酸化物層は、積層後、フォトリソグラフィによって画素毎の形状にパターンニングすることを特徴とする表示装置の製造方法。

**【請求項 3】**

請求項 1 又は請求項 2 に記載の表示装置の製造方法において、

前記透明導電性金属酸化物層は、非晶質状態で形成し、この層をアニールして得た多結晶透明導電性金属酸化物層をエッチングストッパとして用い、該多結晶透明導電性金属酸化物層の上に形成される非晶質の透明導電性金属酸化物層を前記複数の画素のうちの少なくとも一部の画素領域から選択的にエッチング除去することを特徴とする表示装置の製造方法。 20

**【請求項 4】**

複数の画素を備え、各画素は、下部反射膜と、該下部反射膜の上方に、間に少なくとも 1 層の有機発光素子層を挟んで形成された上部反射膜と、の間に構成された微小共振器を備え、該微小共振器の前記下部反射膜と前記上部反射膜との層間距離に応じた光学長が、射出波長に応じて画素間で異なり、少なくとも 2 種類の波長の射出光によりカラー表示を行う表示装置の製造方法であって、

前記下部反射膜の形成後、前記有機発光素子層の形成前に、前記画素毎に、透明導電性金属酸化物を含み、前記光学長を調整する導電性共振スペーサ層を形成し、 30

該導電性共振スペーサ層の形成に際し、

前記下部反射膜の形成後、各画素領域に、非晶質の導電性金属酸化物からなる所定厚さの非晶質スペーサ層を形成し、

前記非晶質スペーサ層を多結晶化アニールして多結晶スペーサ層を形成し、

前記多結晶スペーサ層の上に、さらに非晶質の導電性金属酸化物からなる所定厚さの非晶質スペーサ層を形成し、前記複数の画素のうち少なくとも一部の画素領域において、前記多結晶スペーサ層をエッチングストッパとして、前記非晶質スペーサ層をエッチング除去し、

少なくとも、前記非晶質スペーサ層の除去された画素領域と、前記多結晶スペーサ層及び前記非晶質スペーサ層を残した画素領域とで、前記導電性共振スペーサ層の最終的な合計厚を変えることを特徴とする表示装置の製造方法。 40

**【請求項 5】**

複数の画素を備え、各画素は、下部反射膜と、該下部反射膜の上方に、間に少なくとも 1 層の有機発光素子層を挟んで形成された上部反射膜と、の間に構成された微小共振器を備え、該微小共振器の前記下部反射膜と前記上部反射膜との層間距離に応じた光学長が、射出波長に応じて画素間で異なり、少なくとも 2 種類の波長の射出光によりカラー表示を行う表示装置の製造方法であって、

前記下部反射膜の形成後、前記有機発光素子層の形成前に、前記画素毎に、透明導電性金属酸化物を含み、前記光学長を調整する導電性共振スペーサ層を形成し、 50

該導電性共振スペーサ層の形成に際し、

前記下部反射膜の形成後、各画素領域に、非晶質の導電性金属酸化物からなる所定厚さの第1スペーサ層を形成し、

前記第1スペーサ層をアニールして前記導電性金属酸化物を多結晶化し多結晶の第1スペーサ層を形成した後、非晶質の導電性金属酸化物からなる所定厚さの第2スペーサ層を形成し、

前記複数の画素のうち少なくとも一部の画素領域において、前記多結晶の第1スペーサ層をエッチングストップパとして、前記非晶質の第2スペーサ層をエッチング除去し、

前記非晶質の第2スペーサ層をアニールして多結晶の第2スペーサ層を形成した後、さらに非晶質の導電性金属酸化物からなる所定厚さの第3スペーサ層を形成し、

前記複数の画素のうち一部の画素領域において、前記第3スペーサ層の下層に形成されている前記多結晶の第2スペーサ層又は前記多結晶の第1スペーサ層をエッチングストップパとして、前記第3スペーサ層をエッチング除去し、

前記第3スペーサ層及び第2スペーサ層及び第1スペーサ層の積層体を有する画素領域と、前記第2スペーサ層及び前記第1スペーサ層の積層体又は前記第3スペーサ層及び第1スペーサ層の積層体を有する画素領域と、前記第1スペーサ層のみを有する画素領域とで、最終的に少なくとも3種類の厚さの前記導電性共振スペーサ層を同一表示装置内に形成することを特徴とする表示装置の製造方法。

【請求項6】

請求項4又は請求項5に記載の表示装置の製造方法において、

前記非晶質の各スペーサ層は、積層後、フォトリソグラフィによって画素毎の形状にパターンニングすることを特徴とする表示装置の製造方法。

【請求項7】

請求項1～請求項6のいずれか一項に記載の表示装置の製造方法において、

前記透明導電性金属酸化物は、インジウムスズ酸化物であることを特徴とする表示装置の製造方法。

【請求項8】

請求項3～請求項7のいずれか一項に記載の表示装置の製造方法において、

前記導電性共振スペーサ層の形成時において、同一のエッチング剤に対する非晶質の透明導電性金属酸化物層又は非晶質スペーサ層のエッチングレートが、多結晶の透明導電性金属酸化物層又は多結晶スペーサ層のエッチングレートの10倍以上であり、

前記エッチング剤に対し、前記多結晶の透明導電性金属酸化物又は前記多結晶スペーサ層をエッチングストップパとして用いることを特徴とする表示装置の製造方法。

【請求項9】

請求項3～請求項8のいずれか一項に記載の表示装置の製造方法において、

前記多結晶の透明導電性金属酸化物層又は前記多結晶スペーサ層をエッチングストップパとしたエッチングは、塩酸及び硝酸を含む水溶液を用いたウエットエッチングであることを特徴とする表示装置の製造方法。

【請求項10】

請求項3～請求項6のいずれか一項に記載の表示装置の製造方法において、

前記下部反射膜を形成した後、大気に曝すことなく、前記下部反射膜上に第1層目のスペーサ層として、非晶質状態の導電性金属酸化物層を形成することを特徴とする表示装置の製造方法。

【請求項11】

請求項10に記載の表示装置の製造方法において、

前記下部反射膜は、銀、金、白金、アルミニウム又はこれらのいずれかの合金を含むことを特徴とする表示装置の製造方法。

【請求項12】

請求項1～請求項11のいずれか一項に記載の表示装置の製造方法において、

前記導電性共振スペーサ層は、前記下部反射膜と前記有機発光素子層との間に設けられ

10

20

30

40

50

、前記有機発光素子層に電荷を供給する電極であることを特徴とする表示装置の製造方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は表示装置、特に微小共振器構造を備えたカラー表示装置に関する。

【背景技術】

【0002】

近年、薄型で小型化の可能なフラットパネルディスプレイ（FPD）が注目されており、このFPDの中でも代表的な液晶表示装置は、既に様々な機器に採用されている。また、現在、自発光型のエレクトロルミネッセンス（以下ELという）素子を用いた発光装置（表示装置や光源）、特に採用する有機化合物材料によって多様な発光色で高輝度発光の可能な有機EL表示装置については、その研究開発が盛んに行われている。

【0003】

この有機EL表示装置では、液晶表示装置のようにバックライトからの光の透過率をその前面にライトバルブとして配置した液晶パネルが制御する方式と異なり、上述のように自発光型であるため、本質的に光の利用効率、すなわち外部への光の取り出し効率が非常に高いため高輝度発光が可能である。

【0004】

しかし、現在提案されている有機EL素子の発光輝度はまだ十分でなく、また、発光輝度を向上させるために有機層への注入電流を増大させると有機層の劣化が早まってしまうという問題がある。

【0005】

このような問題を解消するための方法として、下記特許文献1や、非特許文献1などに提案されているように、EL表示装置に微小共振器を採用し、特定波長における光強度を増強する方法が考えられる。

【0006】

【特許文献1】特開平06-275381号公報

【非特許文献1】中山隆博、角田敦 「光共振機構を導入した素子」 応用物理学会 有機分子・バイオエレクトロニクス分科会 1993年第3回講習会 p135 - p143

【発明の開示】

【発明が解決しようとする課題】

【0007】

有機EL素子に上記微小共振器構造を採用する場合、素子の背面側の電極に、反射鏡として機能する金属電極（例えば陰極）を設け、素子の前面（基板側）に半透過鏡を設け、この半透過鏡と金属電極との間の光学長Lが発光波長λに対し、下記式（1）

$$2nL = (m + 1/2)\lambda \quad \cdots (1)$$

の関係を示すように設計することで、波長λを選択的に増強して外部に射出することが可能となる。なお、ここでnは、屈折率、mは、整数（0, 1, 2, 3...）である。

【0008】

このような関係は、射出波長が単一波長、つまり、モノクロの有機EL表示装置や、平面光源として採用する場合には設計が比較的容易である。

【0009】

しかし、フルカラーの有機EL表示装置を製造する場合、1つの表示パネル内で増強すべき波長が、例えばR, G, Bの3種類存在する。従って、画素毎に異なる波長の光を増強する必要があり、そのためには射出する波長毎に画素の半透過鏡と金属電極との光学長Lを変えなければならない。

【0010】

一方で、表示装置においては、集積回路などに採用される半導体デバイスとは異なり、その表示自体が観察者に視認されるため、全ての画素において高い表示品質を安定して達

10

20

30

40

50

成しなければ、表示装置として実際に採用することができない。

【0011】

そのため、例えば上記共振器構造は、理論上、フルカラーの表示装置であれば射出波長毎に画素の光学長を設定すれば良いが、それぞれ異なる厚さとなるように各画素を別々に製造したのでは、製造の工程数の増加、製造の複雑化が避けられず、深刻な品質の低下とばらつきを招いてしまう。特に有機EL表示装置では、現在、表示品質の安定性に課題を残していることから、単純に共振器構造を採用すると、表示装置の量産をする際に、歩留りの低下と、製造コストの増大が著しくなってしまう。したがって、EL表示装置への微小共振器は、研究レベルから進展していなかった。

【課題を解決するための手段】

10

【0012】

本発明は、微小共振器を実現するためになされ、複数の画素を備え、各画素は、下部反射膜と、該下部反射膜の上方に、間に少なくとも1層の有機発光素子層を挟んで形成された上部反射膜と、の間に構成された微小共振器を備え、該微小共振器の前記下部反射膜と前記上部反射膜との層間距離に応じた光学長が、射出波長に応じて画素間で異なり、少なくとも2種類の波長の射出光によりカラー表示を行う表示装置の製造方法であって、前記下部反射膜の形成後、前記有機発光素子層の形成前に、前記画素毎に、透明導電性金属酸化物の単層又は多層積層体を備える導電性共振スペーサ層を形成し、射出波長の異なる画素間で、それぞれ、透明導電性金属酸化物層の積層数又は残存層数とを変え、前記光学長を調整するための前記導電性共振スペーサ層としての合計厚を変える。

20

【0013】

本発明の他の態様では、上記製造方法において、前記透明導電性金属酸化物層は、積層後、フォトリソグラフィによって画素毎の形状にパターンニングする。

【0014】

本発明の他の態様では、上記製造方法において、前記透明導電性金属酸化物層は、非晶質状態で形成し、この層をアニールして得た多結晶透明導電性金属酸化物層をエッチングストップパとして用い、該多結晶透明導電性金属酸化物層の上に形成される非晶質の透明導電性金属酸化物層を前記複数の画素のうちの少なくとも一部の画素領域から選択的にエッチング除去する。

【0015】

30

本発明の他の態様では、複数の画素を備え、各画素は、下部反射膜と、該下部反射膜の上方に、間に少なくとも1層の有機発光素子層を挟んで形成された上部反射膜と、の間に構成された微小共振器を備え、該微小共振器の前記下部反射膜と前記上部反射膜との層間距離に応じた光学長が、射出波長に応じて画素間で異なり、少なくとも2種類の波長の射出光によりカラー表示を行う表示装置の製造方法であって、前記下部反射膜の形成後、前記有機発光素子層の形成前に、前記画素毎に、透明導電性金属酸化物を含み、前記光学長を調整する導電性共振スペーサ層を形成し、該導電性共振スペーサ層の形成に際し、前記下部反射膜の形成後、各画素領域に、非晶質の導電性金属酸化物からなる所定厚さの非晶質スペーサ層を形成し、前記非晶質スペーサ層を多結晶化アニールして多結晶スペーサ層を形成し、前記多結晶スペーサ層の上に、さらに非晶質の導電性金属酸化物からなる所定厚さの非晶質スペーサ層を形成し、前記複数の画素のうち少なくとも一部の画素領域において、前記多結晶スペーサ層をエッチングストップパとして、前記非晶質スペーサ層をエッチング除去し、少なくとも、前記非晶質スペーサ層の除去された画素領域と、前記多結晶スペーサ層及び前記非晶質スペーサ層を残した画素領域とで、前記導電性共振スペーサ層の最終的な合計厚を変える。

40

【0016】

本発明の他の態様では、複数の画素を備え、各画素は、下部反射膜と、該下部反射膜の上方に、間に少なくとも1層の有機発光素子層を挟んで形成された上部反射膜と、の間に構成された微小共振器を備え、該微小共振器の前記下部反射膜と前記上部反射膜との層間距離に応じた光学長が、射出波長に応じて画素間で異なり、少なくとも2種類の波長の射

50

出光によりカラー表示を行う表示装置の製造方法であって、前記下部反射膜の形成後、前記有機発光素子層の形成前に、前記画素毎に、透明導電性金属酸化物を含み、前記光学長を調整する導電性共振スペーサ層を形成し、該導電性共振スペーサ層の形成に際し、前記下部反射膜の形成後、各画素領域に、非晶質の導電性金属酸化物からなる所定厚さの第1スペーサ層を形成し、前記第1スペーサ層をアニールして前記導電性金属酸化物を多結晶化し多結晶の第1スペーサ層を形成した後、非晶質の導電性金属酸化物からなる所定厚さの第2スペーサ層を形成し、前記複数の画素のうち少なくとも一部の画素領域において、前記多結晶の第1スペーサ層をエッチングストップパとして、前記非晶質の第2スペーサ層をエッチング除去し、前記非晶質の第2スペーサ層をアニールして多結晶の第2スペーサ層を形成した後、さらに非晶質の導電性金属酸化物からなる所定厚さの第3スペーサ層を形成し、前記複数の画素のうち一部の画素領域において、前記第3スペーサ層の下層に形成されている前記多結晶の第2スペーサ層又は前記多結晶の第1スペーサ層をエッチングストップパとして、前記第3スペーサ層をエッチング除去し、前記第3スペーサ層及び第2スペーサ層及び第1スペーサ層の積層体を有する画素領域と、前記第2スペーサ層及び前記第1スペーサ層の積層体又は前記第3スペーサ層及び第1スペーサ層の積層体を有する画素領域と、前記第1スペーサ層のみを有する画素領域とで、最終的に少なくとも3種類の厚さの前記導電性共振スペーサ層を同一表示装置内に形成する。

10

20

30

40

50

**【0017】**

本発明の他の態様では、上記表示装置の製造方法において、前記非晶質の各スペーサ層は、積層後、フォトリソグラフィによって画素毎の形状にパターニングする。

**【0018】**

本発明の他の態様では、上記表示装置の製造方法において、前記透明導電性金属酸化物は、インジウムスズ酸化物である。

**【0019】**

本発明の他の態様では、上記表示装置の製造方法において、前記導電性共振スペーサ層の形成時において、同一のエッチング剤に対する非晶質の透明導電性金属酸化物層又は非晶質のスペーサ層のエッチングレートが、多結晶の透明導電性金属酸化物層又は多結晶のスペーサ層のエッチングレートの10倍以上であり、前記エッチング剤に対し、前記多結晶の透明導電性金属酸化物又は多結晶のスペーサ層をエッチングストップパとして用いる。

**【0020】**

本発明の他の態様では、上記表示装置の製造方法において、多結晶透明導電性金属酸化物層又は多結晶スペーサ層をエッチングストップパとしたエッチングは、塩酸及び硝酸を含む水溶液を用いたウェットエッチングである。

**【0021】**

本発明の他の態様では、上記表示装置の製造方法において、前記下部反射膜を形成した後、大気に曝すことなく、前記下部反射膜上に一層目のスペーサ層として、非晶質状態の導電性金属酸化物層を形成すること。

**【0022】**

本発明の他の態様では、上記表示装置の製造方法において、前記下部反射膜は、銀、金、白金、アルミニウム又はこれらのいずれかの合金を含む。

**【0023】**

本発明の他の態様では、上記表示装置の製造方法において、前記導電性共振スペーサ層は、前記下部反射膜と前記有機発光素子層との間に設けられ、前記有機発光素子層に電荷を供給する電極である。

**【発明の効果】****【0024】**

本発明によれば、表示装置の各画素に、射出波長（増強波長）毎に微小光共振器を容易かつ正確に形成することができる。特にフォトリソグラフィによって導電性共振スペーサ層を位置精度良く形成できる。また、この導電性共振スペーサ層を複数の例えば導電性金属酸化物層の積層数又は残存数を変えることで、射出波長に応じて該スペーサ層の合計厚

さを容易に変えることができる。

【 0 0 2 5 】

導電性金属酸化物層の積層数又は残存数については、非晶質導電性金属酸化物と多結晶導電性金属酸化物とのエッチングレートの違いを利用し、下層に形成した多結晶導電性金属酸化物層をエッチングストップとして用いて上層に形成した非晶質導電性金属酸化物層を選択的に除去することで、高い厚さ精度でかつ容易に変えることができる。

【 発明を実施するための最良の形態 】

【 0 0 2 6 】

以下、本発明の実施のための最良の形態（以下、実施形態という）について図面を参照して説明する。

10

【 0 0 2 7 】

図 1 は、本発明の実施形態に係る微小共振器構造を備えた表示装置の概略断面構造を示す。表示装置としては、自発光表示素子を各画素に備えた発光表示装置であり、以下では表示素子として有機 E L 素子を採用した有機 E L 表示装置を例に説明する。

【 0 0 2 8 】

有機 E L 素子 1 0 0 は、第 1 電極 2 0 0 と第 2 電極 2 4 0 との間に、有機化合物、特に有機発光材料を少なくとも含む有機発光素子層 1 2 0 を備えた積層構造であり、有機層に陽極から正孔を注入し陰極からは電子を注入し、有機層中で注入された正孔と電子とが再結合し、得られた再結合エネルギーによって有機発光材料が励起され、基底状態に戻る際に発光が起こる原理を利用している。

20

【 0 0 2 9 】

第 1 電極 2 0 0 としては、導電性金属酸化物材料であるインジウムスズ酸化物（ITO：Indium Tin Oxide）を用い、第 2 電極 2 4 0 としては、上部反射膜として機能する Al やその合金などを用いる。さらに、第 1 電極 2 0 0 の下層には、上部反射膜との間に微小共振器構造を構成するための下部反射膜 1 1 0 を備える。

【 0 0 3 0 】

有機発光素子層 1 2 0 で得られた光を透明な第 1 電極 2 0 0 側から基板 1 0 を透過させて外部に射出するいわゆるボトムエミッション型の表示装置とする場合には、下部反射膜 1 1 0 は、発光素子層 1 2 0 からの光を一部透過可能ないわゆる半透過性とする必要がある。この下部反射膜 1 1 0 には、Ag、Au、Pt、Al のいずれかやそれらの合金膜を用いることができるが、光を透過可能な程度の薄膜とするか、あるいは、網目状、格子状など、開口部を備えたパターンとする。

30

【 0 0 3 1 】

有機発光素子層 1 2 0 は、少なくとも有機発光分子を含む発光層を備え、材料に応じて、単層、又は 2 層、3 層、又は 4 層以上の多層積層構造から構成される場合もある。図 1 の例では、陽極として機能する第 1 電極 2 0 0 側から、正孔注入層 1 2 2、正孔輸送層 1 2 4、発光層 1 2 6、電子輸送層 1 2 8、電子注入層 1 3 0 が、順に真空蒸着法の連続成膜などによって積層され、電子注入層 1 3 0 の上に、ここでは陰極として機能する第 2 電極 2 4 0 が有機発光素子層 1 2 0 と同様の真空蒸着法によって該素子層 1 2 0 と連続して形成されている。

40

【 0 0 3 2 】

有機 E L 素子の発光光は、有機発光分子に起因しており、R、G、B を備えたカラー表示装置の場合、画素毎に発光層 1 2 6 を個別パターンとして、R、G、B 用にそれぞれ異なる発光材料を用いることも可能である。この場合、発光層 1 2 6 は、R、G、B の画素毎、少なくとも混色を防ぐために、R、G、B で分離したパターンとし、それぞれ別工程で成膜する。本実施形態では、これには限定されるものではないが、発光層 1 2 6 として、全画素同一の発光材料を用い、かつ各画素とも同一の白色発光層を採用している。具体的には、発光層 1 2 6 として互いに補色関係にある、オレンジ色発光層と青色発光層との積層構造を採用し、加色による白色発光を実現している。

【 0 0 3 3 】

50

全画素に白色発光EL素子を用いる場合、有機発光素子層120の全ての層は全画素共通で形成することができるが、画素毎の発光制御をより確実としてコントラストを高めるなどのため、各画素個別パターンとしても良い。マスクを用いて成膜（例えば真空蒸着法）すれば、白色の発光層126を画素毎に個別パターンに成膜と同時に形成することができる。図1の例では、同一の白色発光層126を各画素個別パターンに形成している。また、他の正孔注入層122、正孔輸送層124、電子輸送層128、電子注入層130は、ここでは、いずれも全画素共通で形成され（マスクを用いて所望の大きさに画素毎に個別パターンとしてもよい）、さらに第2電極240についても各画素共通で形成されている。

#### 【0034】

10

なお、有機発光素子層120は、正孔又は電子を輸送する機能を有するが、高抵抗であり、有機発光素子層120を挟んで第1電極200と第2電極240とが直接対向している領域のみ有機発光素子層120に電荷が注入され、有機EL素子100の発光領域は、この第1電極200と第2電極240の対向領域となる。より正確には、第1電極200の端部領域は平坦化絶縁層140で覆われており、この平坦化絶縁層140の第1電極200上の開口領域が有機EL素子100の発光領域となる。

#### 【0035】

本実施形態に係る微小共振器構造は、このような透明な第1電極200と第2電極240とが有機発光素子層120を挟んで対向する領域に、第1電極200の下層の下部反射膜110と、上記第2電極240が兼用する上部反射膜との間の層間に構成されている。ここで、この微小共振器の光学長 $L$ は、正確には、下部反射膜110と、上部反射膜240との層間距離（厚さ）と、下部反射膜110及び上部反射膜240の光の染み込み距離に応じた長さであり、 $R$ 、 $G$ 、 $B$ の波長 $\lambda$ （ $\lambda_r$ 、 $\lambda_g$ 、 $\lambda_b$ ）に対し、上述の式（1）で示されるような光学長 $L$ （ $L_r$ 、 $L_g$ 、 $L_b$ ）を $R$ 、 $G$ 、 $B$ の各画素に形成している。なお、ここでは、下部及び上部反射膜110、240に金属材料を用いており、これらの膜での光の染み込み距離はほぼ0である。これにより、例えば同一構成の白色発光層126から射出される白色光に対し、各画素の光学長 $L$ に応じて、それぞれ対応する $R$ 、 $G$ 、 $B$ の波長の光のみ共振して増強され外部に射出される。もちろん、発光層126の発光色が、 $R$ 、 $G$ 、 $B$ の画素毎でそれぞれ対応する $R$ 、 $G$ 、 $B$ の場合でも、その波長成分中、各画素に形成された微小共振器の光学長 $L$ に応じた波長 $\lambda$ が増強され射出される。また、このような微小共振器構造により、射出光の指向性、特に表示装置の観察側正面方向への指向性が高くなるため、この正面位置における発光輝度を高くすることができる。

20

30

#### 【0036】

本実施形態では、各画素で射出波長 $\lambda$ に応じて光学長 $L$ を変更するために、下部反射膜110と上部反射膜240との層間に存在する第1電極200と、有機発光素子層120のうち、第1電極200を導電性共振スペーサ層としてその厚さを変更している。

#### 【0037】

また、画素毎に個別パターンで、かつ、射出波長毎（例えば $R$ 、 $G$ 、 $B$ ）でそれぞれ厚さの異なる導電性共振スペーサ層200を形成する際に、本実施形態では、パターン精度の高いフォトリソグラフィ法を用いてパターンニングする。一方で、互いに厚さの異なる導電性共振スペーサ層200をそれぞれ別工程で形成するのではなく、所定厚さのITOスペーサ層を複数回積層し、積層数又は残存層数を変更することで、導電性共振スペーサ層200として要求される厚さを射出波長の異なる画素毎に変えている。複数積層した各ITOスペーサ層の残存層数は、形成済みのITOスペーサ層の上に重ねて積層したITOスペーサ層を選択的に除去するかどうかで制御することができる。

40

#### 【0038】

2層のITOスペーサ層の積層体から上層のITOスペーサ層のみを選択的に除去するために、本実施形態では、非晶質ITO（a-ITO）と多結晶ITO（p-ITO）とのエッチング剤（エッチャント）に対するエッチングレート（エッチング速度）の差を利用する。例えば、ITOのウェットエッチングに用いられるエッチャント（一例として、

50

HCl、HNO<sub>3</sub>、H<sub>2</sub>Oの混合液：即ち、HCl、HNO<sub>3</sub>の水溶液）に対して、a - ITOのエッチング速度は、p - ITOの10倍以上、より正確には数10倍以上大きく、上記のようなエッチング剤を用いた場合、下層のp - ITO層に対する上層a - ITO層のエッチング速度の比である選択比は極めて大きくなる。

#### 【0039】

したがって、全画素共通で下から順にp - ITO層 / a - ITO層の積層体を形成し、所定画素領域でa - ITO層上をマスクし、上記のような選択比のとれるエッチング剤を用いてエッチングすることで、マスクされていない画素領域においてa - ITO層だけがエッチング除去され、p - ITO層の上面が露出するとエッチングが自動停止する。このようにp - ITO層をエッチングストッパとして用いることができるので、p - ITO層の上にa - ITO層が残る領域と、a - ITO層が除去される領域、つまりa - ITO層の厚さ分だけ、合計厚の異なる導電性共振スペーサ層200を正確に形成することができる。なお、エッチングされずに残ったa - ITO層は、有機発光素子層120の成膜前までに行われるアニール処理によりp - ITO層とし、最終的に有機EL素子100の第1電極200を構成するITO層は、全て多結晶化する。

10

#### 【0040】

更に、a - ITO層だけでなく、例えばシリコン窒化物(SiNx)についても、そのエッチング剤（例えばHF、HNO<sub>3</sub>、CH<sub>3</sub>COOH、H<sub>2</sub>Oの混合液：フッ酸、硝酸及び酢酸の水溶液）に対しても、p - ITO層をエッチングストッパとして用いることができる。そこで、導電性共振スペーサ層200をITO層の積層構造だけでなく、後述する図7に示すように、ITO層202p、206pとSiNx層210との積層構造を利用し、射出波長の異なる画素間で、導電性共振スペーサ層200の厚さを変更することができる。

20

#### 【0041】

ここで、導電性共振スペーサ層200は、下部反射膜110と上部反射膜240との間に位置し、有機発光素子層120からの光を透過させる必要がある。したがって、ITOと共に導電性共振スペーサ層200を構成する層は少なくとも光透過層であることが必要である。さらに、導電性共振スペーサ層200をITO層とITO以外の材料を用いた層との積層構造とする場合、各層の屈折率を出来る限り等しくすることが望ましい。隣接する層で屈折率が大きく異なると、界面で光の反射・散乱が発生し、有機発光素子層120で得られた光の損失が生ずるからである。少なくともITO層の屈折率との差が±25%以内の屈折率であることが必要で、±20%以内の差であることがより望ましい。ITOの屈折率は、約1.9であるのに対し、SiNx層の屈折率も約1.9である。したがって、SiNx層をITO層との界面では光の反射等が発生せず、両層を積層して導電性共振スペーサ層200を構成することが可能である。

30

#### 【0042】

上記導電性共振スペーサ層200を構成するITO層は、それぞれ例えばスパッタリング法で形成することができ、そのほか、真空蒸着法を採用して形成することも出来る。図7に示すSiNx層210は、例えばスパッタリング法、或いはプラズマCVD法を用いて形成することが出来る。

40

#### 【0043】

また、本実施形態において、上記導電性共振スペーサ層（第1電極）200の下層に形成されている下部反射膜110は、例えばAgなど高反射率の金属薄膜を採用することが好ましく、また、成膜後、大気にさらすことなく第1電極200の形成工程に移行する。これにより、下部反射膜110の表面が自然酸化膜に覆われたり、下部反射膜110と第1電極200との界面に不純物が付着するなどにより、反射率の低下を招いたり第1電極200の下部反射膜110への密着性低下を確実に防止できる。

#### 【0044】

本実施形態に係る微小共振器は、上記のようなボトムエミッション型に限られず、トップエミッション型のEL表示装置にも採用することができる。

50

## 【 0 0 4 5 】

図 2 は、有機発光素子層 1 2 0 で得られた光を第 2 電極 2 4 0 側から射出するトップエミッション型表示装置に微小共振器構造を採用した構成を示している。トップエミッション型の場合には、下部反射膜 1 1 0 としてほぼ 1 0 0 % の光反射膜（鏡）を用いる。この場合でも、下部反射膜 1 1 0 は、上記半透過性の下部反射膜 1 1 0 と同一材料を用いて十分な厚さとするか開口部のない膜とすることで対応できる。

## 【 0 0 4 6 】

第 2 電極 2 4 0 は光透過性とする必要があり、この第 2 電極 2 4 0 が陰極として機能する場合には、電子注入性を維持するため仕事関数の小さい A g や A u などの金属薄膜 2 4 0 m を有機発光素子層 1 2 0 との界面側に設け、この薄膜を光透過可能な程度の薄膜とするか、又は網目状、格子状の開口部を有するパターンとし、その薄膜を覆って I T O などからなる透明導電層 2 4 0 t を形成し、第 2 電極 2 4 0 とする。また、下部反射膜 1 1 0 との間で微小共振器を構成するための上部反射膜は、この第 2 電極 2 4 0 の有機発光素子層 1 2 0 との界面側に形成された上記半透過性の金属薄膜 2 4 0 m を利用することができる。

10

## 【 0 0 4 7 】

本実施形態では、以上のボトムエミッション型、トップエミッション型のいずれの表示装置であっても、上述のように下部反射膜 1 1 0 と上部反射膜 2 4 0 との間に微小共振器構造を形成する。さらに、いずれの場合も、p - I T O をエッチングストッパとして利用し、I T O スペース層の単層、又は多層（S i N との多層を含む）構造によって第 1 電極 2 0 0 の厚さを射出波長毎に異なる厚さとし、光学長 L を調整するための導電共振スペース層として用いている。

20

## 【 0 0 4 8 】

さらに、本実施形態では、各画素にスイッチ素子を設けて有機 E L 素子を個別に制御するいわゆるアクティブマトリクス型の有機 E L 表示装置を採用することができる。第 1 電極 2 0 0 は、対応するスイッチ素子に電氣的に接続され、そして、各画素毎に独立したパターンに形成されている。このように、画素毎に個別パターンとする第 1 電極 2 0 0 であれば、R , G , B の画素毎に異なる厚さとしても、他の色の画素の構造に影響を与えることがなく、確実かつ容易に、画素の光学長 L を調整することができる。なお、各画素にスイッチ素子のないいわゆるパッシブマトリクス型の表示装置の場合には、ストライプ状に複数本並べて形成される第 1 電極 2 0 0 の厚さを各ラインごとに変更することが製造工程及びデバイスの構造を簡易且つ高信頼性とする観点などから好ましい。

30

## 【 0 0 4 9 】

光学長 L を変更するには、他の要素、例えば有機発光素子層 1 2 0 の厚さを射出波長の異なる画素毎に変更してもよい。しかし、有機発光素子層 1 2 0 のうち、各画素共通で形成される層は、同時に形成することが望ましい。これは、単に、製造工程を簡素化する観点だけでなく、有機 E L 素子は、その有機層が、水分や酸素、パーティクルによって劣化することが知られており、積層構造の有機発光素子層 1 2 0 の形成に際しては、最小限の工程数で、かつ真空状態を破ることなく連続して成膜することが劣化を防止する上で非常に重要であるためである。

40

## 【 0 0 5 0 】

図 3 は、本実施形態に係るアクティブマトリクス型の有機 E L 表示装置の概略回路構成図である。回路構成は 図 3 には限られないが、一例として、各画素は、有機 E L 素子 1 0 0、スイッチング T F T 1、E L 駆動 T F T 2、保持容量 C s c を有する。T F T 1 のゲート電極は、表示装置の水平方向に延び、走査信号が供給されるゲートライン G L に電氣的に接続され、そのソース（又はドレイン）は、垂直方向に延びデータ信号が供給されるデータライン D L に接続されている。保持容量 C s c は、スイッチング T F T 1 のドレイン（又はソース）に接続され、走査信号が出力されて T F T 1 がオンした時に、T F T 1 のソースドレインを介して供給されるデータライン D L のデータ信号電圧に応じた電圧を、次にこの画素が選択されるまで保持する。保持容量 C s c に保持された電圧は、E L 駆動 T

50

F T 2 のゲート電極に印加され、T F T 2 は、そのゲート電極に印加される電圧に応じて、電源 ( P V d d ) ライン P L から、有機 E L 素子 1 0 0 の第 1 電極 2 0 0 ( ここでは陽極 ) に電流を供給する。

#### 【 0 0 5 1 】

図 1 及び図 2 において、有機 E L 素子 1 0 0 の第 1 電極 2 0 0 に接続されている T F T は、上記図 3 の E L 駆動 T F T 2 に相当し、図 1 及び図 2 において、スイッチング T F T 1 及び保持容量 C s c は省略している。しかし、T F T 1 及び T F T 2 のいずれも、ガラス基板 8 0 上に形成された能動層 8 2 としてアモルファスシリコンをレーザアニールによって多結晶化して同時に形成した多結晶シリコン膜を用い、また、ゲート絶縁膜 8 4 、ゲート電極 8 6 など T F T に必要な要素は、ほぼ同時に、同一工程を経て形成されている。なお、保持容量 C s c の一方の電極は、上記 T F T 1 の半導体膜 8 2 が兼用し、他方の電極はゲート絶縁膜 8 4 を挟んで対向しゲート電極 8 6 と同一金属材料からなり所定の容量電圧 V s c が印加される容量電極ラインによって構成されている。

10

#### 【 0 0 5 2 】

これら保持容量 C s c 、T F T 1 , 及び T F T 2 は、層間絶縁膜 8 8 に覆われている。層間絶縁膜 8 8 を貫通して形成されたコンタクトホール 9 0 で、T F T 1 のソース ( 又はドレイン ) には、データライン D L が接続され、T F T 2 のソース ( 又はドレイン ) には電源ライン P L が接続されている。層間絶縁膜 8 8 及びデータライン D L 、電源ライン P L を覆ってさらに樹脂などからなる平坦化絶縁層 9 2 が形成され、平坦化絶縁層 9 0 と層間絶縁膜 8 8 を貫通して形成されたコンタクトホール 9 4 において T F T 2 のドレイン ( 又はソース ) に第 1 電極 2 0 0 が接続されている。

20

#### 【 0 0 5 3 】

ここで、図 1 及び図 2 に示すように、第 1 電極 2 0 0 は共振スペーサ層を兼用し透明であるため、その下層、すなわち第 1 電極 2 0 0 よりも先に下部反射膜 1 1 0 が上記平坦化絶縁層 9 2 の上に形成されている。コンタクトホール 9 4 において T F T と第 1 電極 2 0 0 との接続の信頼性を一層高めるためには、図 1 及び図 2 に示すように、コンタクトホール 9 4 内には、下部反射膜 1 1 0 が形成されていないことが好ましく、その場合、下部反射膜 1 1 0 の成膜時に、コンタクトホール 9 4 の領域が遮蔽されたパターンのマスクを用いればよい。ただし、コンタクトが確実にえられる場合には、下部反射膜 1 1 0 をコンタクトホール 9 4 内にも形成し、その上に第 1 電極 2 0 0 を形成してもよい。

30

#### 【 0 0 5 4 】

図 1 及び 2 に示すように、コンタクトホール 9 4 の形成領域では、第 1 電極 2 0 0 の表面がこのホール 9 4 の存在により他の位置の表面よりも低くなることがある。上述のように本実施形態では、射出波長 ( 共振波長 )  $\lambda$  を決定する上で共振器内の光学長 L を正確に設定することが重要であるため、表面が平坦にならない、すなわち、1 画素内で光学長 L にばらつきを発生させやすいこのコンタクトホール 9 4 の上方領域は第 1 電極 2 0 0 の端部付近をカバーする平坦化絶縁層 1 4 0 で覆うことが好適である。

#### 【 0 0 5 5 】

次に、射出波長毎に厚さの異なる導電性共振スペーサ層 2 0 0 の製造方法の一例についてまず図 4 及び図 5 を参照して説明する。なお、基板上には、図 1 及び図 2 に示したように T F T 及びこれを覆う層間絶縁膜 ( 8 8 ) 、平坦化絶縁膜 ( 9 2 ) が既に形成されている。平坦化絶縁膜の上に、下部反射膜 1 1 0 として、ここでは、A g 膜を真空蒸着法によって形成する。なお、スパッタリング法により形成してもよい。成膜時に画素領域毎に開口したマスクを用いれば成膜と同時にパターンニングすることが出来る。なお、基板全面に A g 膜を形成した後、フォトリソグラフィー法を用いて画素毎の形状にパターンニングしてもよい。下部反射膜 1 1 0 としては、上述のように A g の他、A u 、P t 、A l のいずれかやそれらの合金膜を用いることができる。図 4 の下側 ( 基板側 ) から外部に光を射出する場合には、この下部反射膜 1 1 0 は、成膜時間の制御により、光透過可能な程度の薄膜とするか、または、成膜時にマスクを用いたり、或いは画素毎の形状へのパターンニングと同時に、網目状、格子状など、1 画素領域内に複数の開口部を備えたパターンにする。

40

50

## 【 0 0 5 6 】

図 4 ( a ) に示すように画素毎のパターンに下部反射膜 1 1 0 を形成した後、この下部反射膜 1 1 0 の表面が大気に曝されないよう、連続して下部反射膜 1 1 0 を覆う基板全面に、スパッタリングにより非晶質状態の I T O ( a - I T O ) 層 2 0 2 a を形成する。

## 【 0 0 5 7 】

次に、この a - I T O 層 2 0 2 a の上にレジスト層を形成して露光し、例えば図 4 ( b ) のように、各画素領域で a - I T O 層 2 0 2 a を覆うパターンとなるよう上記レジストマスク層を残し、いわゆるフォトリソグラフィ法によりエッチングマスク 2 0 4 m 1 を得る。

## 【 0 0 5 8 】

次に、エッチャントとして、例えば上述の H C l 、 H N O <sub>3</sub> の水溶液を用い、 a - I T O 層 2 0 2 a のエッチングマスク 2 0 4 m 1 に覆われていない領域をエッチング除去し、その後、エッチングマスク 2 0 4 m 1 を除去し、図 4 ( c ) に示すように、下部反射膜 1 1 0 の上に画素毎のパターンの a - I T O 層 2 0 2 a を残す。エッチングマスク 2 0 4 m 1 は、 a - I T O 層 2 0 2 a のエッチング後、マスク除去用のエッチャントで除去する。

## 【 0 0 5 9 】

a - I T O 層 2 0 2 a のパターンニング後、 I T O 層を多結晶化するための多結晶化アニールを行う。非晶質 I T O を多結晶 I T O に変えるには、非晶質層を 1 5 0 以上の温度でアニールすることが必要である。そこで、このアニール温度（雰囲気温度：但し、比較的長時間のアニールを実行するので、膜温度もほぼ同一温度）は、2 0 0 以上に設定することが好ましく、より好適には 2 2 0 程度に設定する。また、アニール時間（昇温及び降温期間を除く正味アニール時間）は、非晶質 I T O が多結晶化するのに必要な時間であればよく、特に限定される物ではないが、例えば 1 0 分程度～ 6 時間程度、一例として 2 時間に設定する。この多結晶化アニール処理は、 I T O 層の表面変質を防止するなどの観点から、乾燥室素雰囲気中で実行し、また、処理基板を上記 2 2 0 程度の雰囲気温度に設定したチャンバー内に配置するか又はランプアニールなどを施すことで実行する。このような多結晶化アニール処理により、 a - I T O 層 2 0 2 a は、多結晶化されて図 4 ( d ) に示すように p - I T O 層 2 0 2 p が得られる。

## 【 0 0 6 0 】

p - I T O 層 2 0 2 p を得た後、図 4 ( e ) に示すように、この p - I T O 層 2 0 2 p を覆って、所定の厚さの a - I T O 層 2 0 6 a をスパッタリングなどによって、基板全面に形成する。次に、一層目の p - I T O 層 2 0 2 p よりも厚い導電性共振スペーサ層を形成する画素領域（ここでは、 G 画素領域、 R 画素領域）の上のみを覆うようにエッチングマスク 2 0 4 m 2 をフォトリソグラフィ法により形成する。

## 【 0 0 6 1 】

上記エッチングマスク 2 0 4 m 2 をマスクとして、 a - I T O 層 2 0 6 a を p - I T O 層 2 0 2 p より数 1 0 倍速く除去できるエッチャント、例えば上述の H C l 、 H N O <sub>3</sub> の水溶液を用いてエッチングを行う。このようなエッチャントによってエッチング処理を行うことで、上述のように、エッチングマスク 2 0 4 m 2 で覆われていない a - I T O 層 2 0 6 a が高選択比で除去され、 a - I T O 層 2 0 6 a の下層に形成されている p - I T O 層 2 0 2 p はこのエッチャントによっては、ほとんど除去されない。したがって、 a - I T O 層 2 0 6 a のエッチングは、下層に p - I T O 層 2 0 2 p が存在する画素領域（ここでは B 画素領域）において、 p - I T O 層 2 0 2 p の上面が露出すると自動的に停止する。これにより、 a - I T O 層 2 0 6 a が選択的に p - I T O 層 2 0 2 p の上からエッチング除去される。 a - I T O 層 2 0 6 a のエッチング後、エッチングマスク 2 0 4 m 2 を除去し、これによりエッチングマスク 2 0 4 m 2 の存在していた画素領域（ここでは G , R 画素領域）のみ、図 4 ( f ) に示すように、 p - I T O 層 2 0 2 p の上層に a - I T O 層 2 0 6 a が残った積層構造となり、マスク 2 0 4 m 2 に覆われていなかった画素領域（ B 領域）では、一層目の p - I T O 層 2 0 2 p の単層構造が得られる。

## 【 0 0 6 2 】

10

20

30

40

50

次に、a - ITO層206aを多結晶化するためのアニール処理を上述の一層目のa - ITO層202aのアニール処理と同じ条件で実行することで、図4(f)の例では右側2つの画素領域(G, R画素領域)において、p - ITO層202pの上に形成されているa - ITO層206aが多結晶化される。このようにして、図5(a)に示すように、図の右側2つの画素領域で、一層目のp - ITO層202pと二層目のp - ITO層206pとの積層構造が得られる。なお、2層目のa - ITO層206aを多結晶化した後には、下層のp - ITO層202pと上層のp - ITO層206pとの境界は明確ではなく、2層分の厚さのp - ITO層となる。

#### 【0063】

二層目のp - ITO層206pを形成した後、図5(b)に示すように、さらにこのp - ITO層206pを覆う基板全面に、所定厚さのa - ITO層208aをスパッタリングなどによって形成する。さらに、このa - ITO層208aを残す画素領域、ここではR画素領域のみ覆うように、フォトリソグラフィ法によってエッチングマスク204m3を形成する。そして、このエッチングマスク204m3をマスクとし、a - ITO層208aをp - ITOをエッチングストッパとして除去できる上記と同様のエッチャントを用いてエッチングを行う。これにより、エッチングマスク204m3で覆われていない領域のa - ITO層208aのみが選択的に除去される。この例ではG画素領域では下層のp - ITO層206p、B画素領域では下層のp - ITO層202pがそれぞれ露出した時点でa - ITO層208aのエッチングが自動的に停止する。その後、エッチングマスク204m3を除去し、これにより、図5(c)に示すように、エッチングマスク204m3に覆われていたR画素領域のみに三層目のa - ITO層208aが残る。

#### 【0064】

次に、このa - ITO層208aを多結晶化するためのアニールを、上述の二層目及び一層目のa - ITO層に対する多結晶化処理と同じ条件で実行し、これにより、図5(d)に示すように、R画素領域においてのみ、二層目のp - ITO層206pの上にp - ITO層208pが形成される。なお、二層目のp - ITO層206pと三層目のp - ITO層208pの境界についても、一層目と二層目のp - ITO層の境界と同様、多結晶化後には残らず、この例においてR画素領域では、全体として、他の色領域よりも厚く、かつ全体が一様に多結晶化したITO層となる。

#### 【0065】

以上のようにして、本実施形態では、射出波長の異なるR, G, Bの各画素領域において、フォトリソグラフィ法を用いてパターンニングする際に、下層に存在するp - ITO層をエッチングストッパとして上層のa - ITO層を選択的に除去して、最終的なp - ITO層の積層数(合計厚さ)を変えている。これにより、容易にかつ正確に、図5(d)に示すように、導電性共振スペーサ層200の厚さ $h_r$ 、 $h_g$ 、 $h_b$ をR, G, Bでそれぞれを変える。このようにして、3種類の厚さの導電性共振スペーサ層200を形成するためにエッチングマスクとして、3種類(204m1, 204m2, 204m3)を用い、R, G, Bでそれぞれ異なる厚さの導電性共振スペーサ層200を形成することが可能である。

#### 【0066】

なお、一層目から三層目の各ITO層の厚さは、互いに等しくする必要はなく、各層の厚さは、最終的に導電性共振スペーサ層200として要求される厚さ $h_b$ 、 $h_g$ 、 $h_r$ を1層のみ、2層構造、3層構造でそれぞれ達成するために最適な厚さとなるよう、例えば各層の成膜時間を調整すればよい。

#### 【0067】

具体的には、一層目のp - ITO層202pの厚さは、ここでは最も薄いB画素について要求される導電性共振スペーサ層200の厚さ $h_b$ と同じ厚さとする。二層目のp - ITO層206pの厚さは、G画素について要求される導電性共振スペーサ層200の厚さ $h_g$ に対し、「 $h_g - h_b$ 」を満たす厚さとする。そして、三層目のITO層208pの厚さは、R画素について要求される導電性共振スペーサ層200の厚さ $h_r$ に対し、「 $h_r -$

10

20

30

40

50

$h_g - h_b$ 」を満たす厚さとする。

【0068】

射出波長毎に異なる厚さの導電性共振スペーサ層200を形成した後は、上記図1及び図2に示したように、まず、各スペーサ層200の端部を覆うように例えばアクリル樹脂などを用いた平坦化絶縁層140を形成し、その後、発光層を含む有機発光素子層120、上部反射膜を兼用する第2電極240を各画素共通で形成する。これにより、射出波長毎に光学長Lの異なる微小共振器構造を備えた有機EL素子を画素毎に得ることが出来る。

【0069】

図6は、上記図4及び5に示した製造方法の他の例を示している。なお、図6は、図4 (d)より後の工程の例を示しており、この例では図4(a)から(d)までの工程は、図4と同じである。即ち、まず、下部反射膜110の上に画素毎にa-ITO層を形成しこれを多結晶化してp-ITO層202pを形成する。

10

【0070】

次に図6(a)に示すように、p-ITO層202pを覆う基板全面にa-ITO層206aを形成し、R画素領域においてのみ、a-ITO層206aの上にフォトリソグラフィ法によって、エッチングマスク214m2を残してマスクする。次に、一層目のp-ITO層202pがエッチングストップとなる上述のようなエッチャントを用いて、a-ITO層206aをエッチングする。

【0071】

20

これにより、図6(b)に示すように、エッチングマスク214m2で覆われたR画素領域においてのみ、一層目のp-ITO層202pの上に二層目のa-ITO層206aが残り、他のG、B画素領域では、一層目のp-ITO層202pが露出する。次に、二層目のa-ITO層206aを上述の多結晶化アニールと同じ条件で、アニールし、このa-ITO層206aを多結晶し、図6(c)に示すように、R画素領域のみp-ITO層202pとp-ITO層206pとの2層構造とする。

【0072】

次に、図6(d)に示すように、三層目のa-ITO層208aを基板全面に形成し、この例では、G画素領域とR画素領域のみ、フォトリソグラフィ法により、a-ITO層208aの上にエッチングマスク214m3を残す。さらに、下層に存在するp-ITO層202pをエッチングストップとするエッチャントを用い、a-ITO層208aをエッチング除去する。これにより、図6(e)に示すように、G画素領域では、一層目のp-ITO層202pの上に三層目のa-ITO層208aが積層され、R画素領域では、二層目のp-ITO層206pの上に三層目のa-ITO層208aが積層され、また、B画素領域では、一層目のp-ITO層202pのみが形成されている。

30

【0073】

三層目のa-ITO層208aをパターニングした後、このa-ITO層208aを多結晶化するためのアニールを行う。これにより、図6(f)に示すように、G画素領域では、p-ITO層202pの上にp-ITO層208pが形成され、R画素領域では、p-ITO層206pの上にp-ITO層208pが形成される。図6に示す方法によっても最終的に、3種類の厚さの導電性共振スペーサ層200を形成するためにエッチングマスクとして、3種類(204m1(図4), 214m2, 214m3)を用いて、R、G、Bでそれぞれ異なる厚さの導電性共振スペーサ層200を形成することが可能である。

40

【0074】

また、図6のような製造方法の場合、一層目から三層目の各ITO層の厚さは以下のように設定する。まず、一層目のp-ITO層202pの厚さは、上述と同様に、最も薄いB画素について要求される導電性共振スペーサ層200の厚さ $h_b$ に設定する。三層目のITO層208pの厚さは、G画素について要求される導電性共振スペーサ層200の厚さ $h_g$ に対し、「 $h_g - h_b$ 」を満たす厚さとする。そして、二層目のp-ITO層206pの厚さは、R画素について要求される導電性共振スペーサ層200の厚さ $h_r$ に対し、

50

「 $h_r - h_g - h_b$ 」を満たす厚さとする。

【0075】

図7は、例えばR、G、Bのうち、最も厚くすることが要求されるR画素領域における導電性共振スペーサ層200を、上述のようにITO層の積層体だけではなく、ITOと類似した屈折率を有し、かつ、p-ITO層に対してa-ITO層と同様なエッチャントに対する選択比を有する光透過層210との積層体とした場合の例を示している。より具体的には、一層目のp-ITO層202pの上にSiNxからなる光透過層210を形成し、さらにその上にp-ITO層206pを形成し、導電性共振スペーサ層200をこのITO/SiNx/ITOの3層から構成している。

【0076】

また、図7の例においても、導電性共振スペーサ層200は、有機EL素子100の第1電極としても機能させている。そこで、図7に示すように、絶縁性のSiNxからなる光透過層210をスペーサ層200に採用する場合には、一層目のp-ITO層202pを完全に覆わないようにすることが必要であり、一層目のp-ITO層202pと二層目のp-ITO層206pとが直接接する領域を設け、両層の電氣的導通を図っている。この光透過層210を設けない領域では、下部反射膜120と上部反射膜240との間の光学長Lが、目的とする長さより小さくなる。よって、微小共振器の増強波長が目的波長からずれることとなる。例えば図7に示すように、光透過層210を不在として上層と下層のITO層とを接続する領域を第1電極200の端部付近や、TFT2とのコンタクト領域付近とすれば、発光領域面積に悪影響を及ぼすことなく、上層と下層のITO層を接続することが出来る。例えば、TFT2と第1電極200とのコンタクト領域では、コンタクトホールに起因して、第1電極200の上面に窪みができやすく、このような窪みの形成された領域では微小共振器の光学長Lが他の位置と異なることになり、1画素領域で増強されて射出される光に異なる波長の光が混ざる可能性がある。よって、光学長Lが目的とする長さにならない可能性がある領域は非発光領域とすることが好ましい。さらに、第1電極200の端部の段差によって上層の有機発光素子層120がとぎれたり、第2電極240と第1電極200とが短絡するなどを防止するため、第1電極200の端部を平坦化絶縁層140で覆うことが好ましい。つまり、これらコンタクト領域や第1電極200の端部は、平坦化膜140によって第1電極200の表面を覆うので非発光領域となる。したがって、これらの領域であれば、光学長Lを調整するための光透過層210が存在しなくても、発光しないので、射出波長に悪影響を与えずにすむ。

【0077】

図8は、図7に示すように間に絶縁性の光透過層210を利用して、射出波長毎に導電性共振スペーサ層200の厚さを変える場合の製造方法を示している。下部反射膜110の上に一層目のa-ITO層を形成しこれを画素毎のパターンとし、さらに、多結晶化してp-ITO層202pを形成するまでの工程は、上述の図4(d)までと同一であり、説明を省略する。

【0078】

図8の例では、画素毎にp-ITO層202pを形成した後、図8(a)に示すようにp-ITO層202pを覆う基板全面にSiNxからなる光透過層(以下SiNx層)210を形成する。このSiNx層210は、例えばスパッタリング法によって形成する。次に、このSiNx層210の上にレジスト材料を形成しフォトリソグラフィ法によって所望パターンのエッチングマスク224m2を形成する。図8(a)の場合には、R画素領域におけるSiNx層210の上のみにこのエッチングマスク224m2を形成する。

【0079】

次に、このSiNx層210のエッチングマスク224m2で覆われていない領域をエッチングする。ここでSiNx層210は、例えばフッ酸、硝酸及び酢酸の水溶液からなるエッチャントを用いることで、p-ITO層202pをエッチングストッパとして除去することができ、さらに、このエッチャントによるSiNx層210のエッチング速度は、p-ITO層の速度の10倍以上、より正確には数10倍以上となる。したがって、a

- ITO層をエッチングする場合と同様、下層のp-ITO層202pをエッチングストップパとしてこのSiNx層210をp-ITO層の上から選択的に除去することが出来る。このようなエッチングを実行することで、エッチングマスク224m2の形成されている領域のみに於いて、p-ITO層202pの上にSiNx層210が残り、マスクされていない画素領域では、SiNx層210が除去されてp-ITO層202pの上面が露出するとエッチングが自動的に停止する。

#### 【0080】

SiNx層210のエッチング終了後、エッチングマスク224m2を除去すると図8(b)に示すように、マスクされていたR画素領域にのみp-ITO層202pとSiNx層210との積層構造が形成され、マスクされていなかったB画素領域とG画素領域ではp-ITO層202pの単層構造が形成される。

10

#### 【0081】

次に、このSiNx層210及び露出したp-ITO層202pを覆うように、図8(c)に示すように、基板全面にa-ITO層206aを形成し、さらに、エッチングマスク224m3を所定画素領域のみ残すようにフォトリソグラフィ法によってパターンニングする。図8(c)の例では、このエッチングマスク224m3は、G画素領域とR画素領域においてa-ITO層206aを覆うように形成パターンニングされている。

#### 【0082】

次に、a-ITO層206aをp-ITO層202pをエッチングストップパとして除去できる上述のようなエッチャント(HCl、HNO<sub>3</sub>の水溶液)を用いてエッチングすることで、図8(d)に示すように、エッチングマスク224m3に覆われていなかった領域、即ち図ではB画素領域においては、a-ITO層206aが除去される。そして、このエッチングは、p-ITO層202pが露出した時点で停止させることが出来る。

20

#### 【0083】

次に、上記エッチング処理によって、図8(d)においてG画素領域とR画素領域にそれぞれ残ったa-ITO層206aを多結晶化のために上述の多結晶化アニールと同一の条件でアニールすることで、図8(e)に示すように、a-ITO層206pが形成され、R、G、Bの画素領域毎に厚さの異なる導電性共振スペーサ層200が得られる。ここで、B画素領域ではp-ITO層202pの単独層、G画素領域では、一層目のp-ITO層202pの上に二層目のp-ITO層206pが形成された二層構造、そして、R画素領域では、一層目のp-ITO層202pの上にSiNx層210が形成され、その上に二層目のp-ITO層206pが形成された三層構造が形成され、それぞれ導電性共振スペーサ層200として異なる厚さが得られている。なお、G画素領域のように、下層p-ITOと上層p-ITOとが直接積層されている構造では、両ITO層が多結晶化された後には層の界面は明瞭ではなく、全体として一つの多結晶ITO層が得られている。

30

#### 【0084】

以上のような方法によってもR、G、B毎にそれぞれ厚さの異なる導電性共振スペーサ層200を位置精度の高いフォトリソグラフィ法を用いながら最低限の工程数で形成することができる。また、上述のように、SiNx層210の光屈折率は、p-ITO層の光屈折率と等しいので、層間での光の反射・散乱は防止することが出来る。

40

#### 【0085】

なお、プラズマCVD法を用いてSiNx層210をITO層の上に直接形成すると、金属酸化物であるこのITOの表面が多少還元されて色が付く場合があるが、これを防止するためには、上記のようなスパッタリング法を用いて成膜するか、或いは非常に薄い例えばSiO<sub>2</sub>膜をITO層の上に形成してからその上にSiNx層210をプラズマCVD法で形成することが好ましい。但し、ここで、SiO<sub>2</sub>の屈折率は、1.5程度であるため、SiO<sub>2</sub>とITO及びSiNx層210との界面で多少の光の反射・散乱が起きるが、ITOの屈折率との差が±25%以内であり射出光量を大きく損なうことは防がれている。またSiO<sub>2</sub>の薄膜は、下層のp-ITO層をエッチングストップパとしたSiNx層のエッチング時に、このSiNx層と同時に除去することができ、例えばB画素領域の導電性

50

共振スペーサ層 200 の表面や、G 画素領域の導電性共振スペーサ層 200 の層内に絶縁性のこの  $\text{SiO}_2$  薄膜が残存することがない。

#### 【0086】

なお、以上の説明では、R, G, B の三色を射出するカラー表示装置を例に挙げて説明したが、本実施形態は、R, G, B の他に更に他の色の画素を設ける等、射出波長が例えば 4 種類またはそれ以上の表示装置の場合にも採用することができる。この場合に、導電性共振スペーサ層 200 は、その射出波長の種類及びその波長を増強するかどうかの要求に応じ、1 表示装置内で 4 種類又はそれ以上の厚さとする。また、導電性共振スペーサ層 200 の厚さを 4 種類又はそれ以上とするには、a - ITO 層をエッチングするための上記エッチングマスクとして 4 種類又はそれ以上を順次使い、後は下層の p - ITO 層をエッチングストップとして上層の a - ITO 層又は  $\text{SiNx}$  層を選択的に除去する工程を繰り返せばよい。

10

#### 【産業上の利用可能性】

#### 【0087】

微小共振器機構を備えた表示装置の製造に利用できる。

#### 【図面の簡単な説明】

#### 【0088】

【図 1】本発明の実施形態に係る微小共振器構造を備えた表示装置の概略断面構造を示す図である。

【図 2】本発明の実施形態に係る微小共振器構造を備えた表示装置の他の概略断面構造を示す図である。

20

【図 3】本発明の実施形態に係るアクティブマトリクス型の有機 EL 表示装置の概略回路を示す図である。

【図 4】本発明の実施形態に係る導電性共振スペーサ層の製造工程を示す図である。

【図 5】本発明の実施形態に係る導電性共振スペーサ層の図 4 に続く製造工程を示す図である。

【図 6】本発明の実施形態に係る導電性共振スペーサ層の他の製造工程を示す図である。

【図 7】本発明の実施形態に係る ITO と  $\text{SiNx}$  の積層構造を有する導電性共振スペーサ層の構造を示す図である。

【図 8】本発明の実施形態に係る ITO と  $\text{SiNx}$  を利用した導電性共振スペーサ層の製造工程を示す図である。

30

#### 【符号の説明】

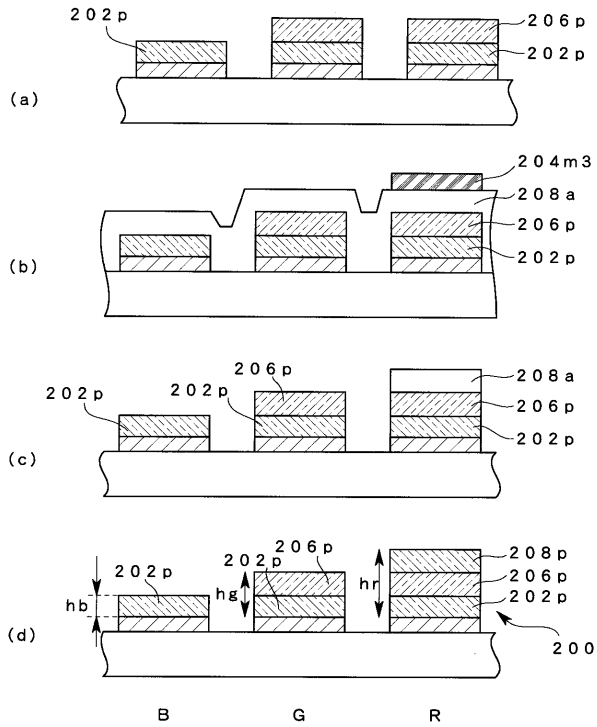
#### 【0089】

80 基板、82 能動層（多結晶シリコン膜）、84 ゲート絶縁膜、86 ゲート電極、88 層間絶縁膜、90、94 コンタクトホール、92 平坦化絶縁層、110 下部反射膜、120 有機発光素子層、122 正孔注入層、124 正孔輸送層、126 発光層、128 電子輸送層、140 平坦化絶縁層、200 第 1 電極（導電性共振スペーサ層）、202a, 206a, 208a 非晶質 ITO (a - ITO) 層、202p, 206p, 208p 多結晶 ITO (p - ITO) 層、210 光透過層（ $\text{SiNx}$  層）、204m1, 204m2, 204m3, 214m2, 214m3, 224m2, 224m3 エッチングマスク、240 第 2 電極（上部反射膜）、240m 金属薄膜、240t 透明導電層。

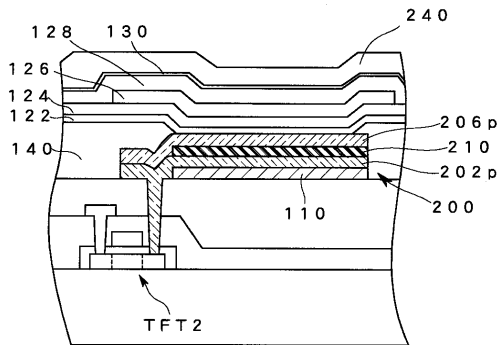
40



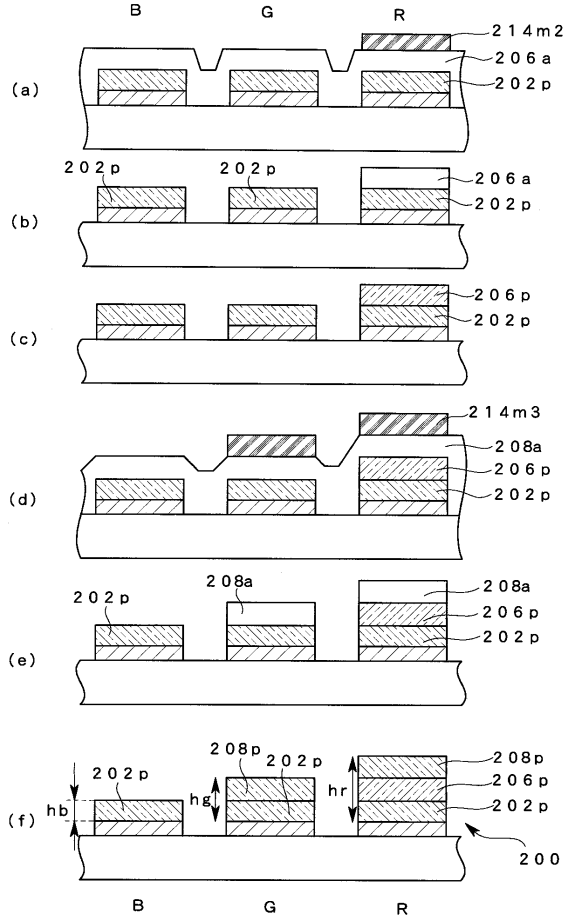
【図 5】



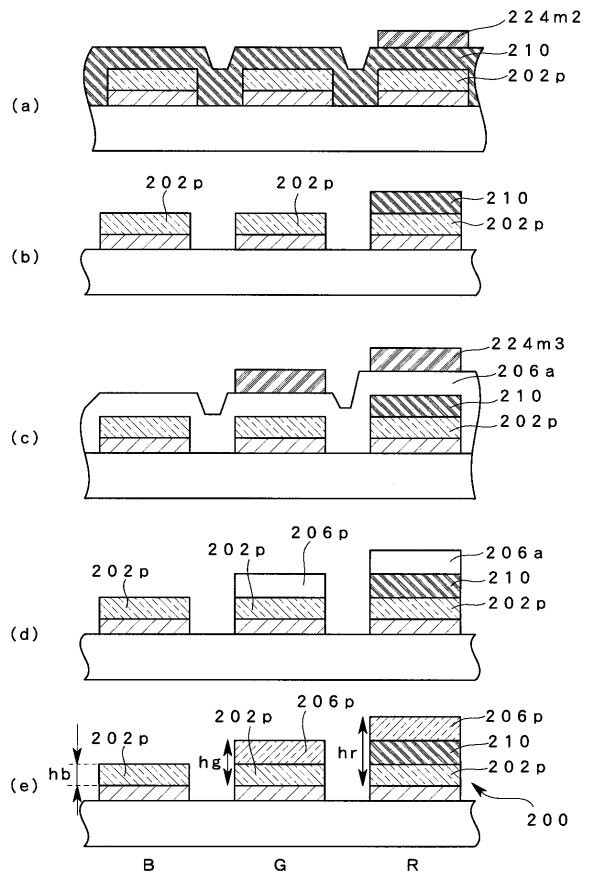
【図 7】



【図 6】



【図 8】



|                |                                                                                                                                                                                                                                                                                                                                                                                                                         |         |            |
|----------------|-------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------|---------|------------|
| 专利名称(译)        | 显示装置的制造方法                                                                                                                                                                                                                                                                                                                                                                                                               |         |            |
| 公开(公告)号        | <a href="#">JP2005197010A</a>                                                                                                                                                                                                                                                                                                                                                                                           | 公开(公告)日 | 2005-07-21 |
| 申请号            | JP2003435821                                                                                                                                                                                                                                                                                                                                                                                                            | 申请日     | 2003-12-26 |
| [标]申请(专利权)人(译) | 三洋电机株式会社                                                                                                                                                                                                                                                                                                                                                                                                                |         |            |
| 申请(专利权)人(译)    | 三洋电机株式会社                                                                                                                                                                                                                                                                                                                                                                                                                |         |            |
| [标]发明人         | 鈴木浩司                                                                                                                                                                                                                                                                                                                                                                                                                    |         |            |
| 发明人            | 鈴木 浩司                                                                                                                                                                                                                                                                                                                                                                                                                   |         |            |
| IPC分类号         | H05B33/10 H01J9/00 H01J9/24 H01L27/32 H01L51/50 H01L51/52 H05B33/12 H05B33/14 H05B33/22 H05B33/24                                                                                                                                                                                                                                                                                                                       |         |            |
| CPC分类号         | H01L51/5265 H01L27/3211 H01L51/5203                                                                                                                                                                                                                                                                                                                                                                                     |         |            |
| FI分类号          | H05B33/10 H05B33/14.A H05B33/24 G09F9/30.365 G09F9/30.365.B G09F9/30.365.Z H01L27/32                                                                                                                                                                                                                                                                                                                                    |         |            |
| F-TERM分类号      | 3K007/AB02 3K007/AB03 3K007/AB04 3K007/AB18 3K007/BA06 3K007/CB01 3K007/CB04 3K007/CC01 3K007/DB03 3K007/EA04 3K007/FA00 3K107/AA01 3K107/BB01 3K107/CC05 3K107/CC45 3K107/DD10 3K107/DD22 3K107/DD24 3K107/DD27 3K107/DD28 3K107/DD46 3K107/DD46X 3K107/EE33 3K107/GG11 3K107/GG12 3K107/GG28 5C094/AA10 5C094/AA37 5C094/AA42 5C094/AA43 5C094/AA44 5C094/BA03 5C094/BA27 5C094/DA13 5C094/EA05 5C094/EA06 5C094/GB10 |         |            |
| 代理人(译)         | 吉田健治<br>石田 纯                                                                                                                                                                                                                                                                                                                                                                                                            |         |            |
| 其他公开文献         | JP4439260B2                                                                                                                                                                                                                                                                                                                                                                                                             |         |            |
| 外部链接           | <a href="#">Espacenet</a>                                                                                                                                                                                                                                                                                                                                                                                               |         |            |

#### 摘要(译)

要解决的问题：提供一种配备有小谐振器结构的彩色显示装置，其能够容易且精确地形成谐振器结构。ΣSOLUTION：显示装置具有多个像素，并通过具有两种或更多种波长的发射光执行彩色显示。该像素具有小的谐振器结构，该谐振器结构形成在形成在基板侧的下反射膜110和形成在下反射膜110的上侧的上反射膜240之间，在上反射膜110之间插入有机发光层120。由金属薄膜构成的下反射膜具有导电共振间隔层，其用作有机发光层120与其自身之间的第一电极200。通过在每个像素处改变由ITO制成的透明导电金属氧化物物层的层叠或剩余层的数量，使导电共振间隔层的厚度彼此不同。通过用下层非晶ITO作为蚀刻停止层从上侧选择性地去除非晶ITO层，使导电共振间隔层的厚度与对应于膜形成后剩余的ITO层的厚度的每个醚不同。发射光由小谐振结构放大并向外发射。Σ

