

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2012-58456

(P2012-58456A)

(43) 公開日 平成24年3月22日(2012.3.22)

(51) Int.Cl.	F I	テーマコード (参考)
G09G 3/30 (2006.01)	G09G 3/30 K	3K107
G09G 3/20 (2006.01)	G09G 3/30 J	5C080
HO1L 51/50 (2006.01)	G09G 3/20 642J	5C380
	G09G 3/20 670J	
	G09G 3/20 630	

審査請求 未請求 請求項の数 5 O L (全 14 頁) 最終頁に続く

(21) 出願番号 特願2010-200928 (P2010-200928)
 (22) 出願日 平成22年9月8日 (2010.9.8)

(71) 出願人 000006013
 三菱電機株式会社
 東京都千代田区丸の内二丁目7番3号
 (74) 代理人 100073759
 弁理士 大岩 増雄
 (74) 代理人 100093562
 弁理士 児玉 俊英
 (74) 代理人 100088199
 弁理士 竹中 考生
 (74) 代理人 100094916
 弁理士 村上 啓吾
 (72) 発明者 切通 聡
 東京都千代田区丸の内二丁目7番3号 三
 菱電機株式会社内

最終頁に続く

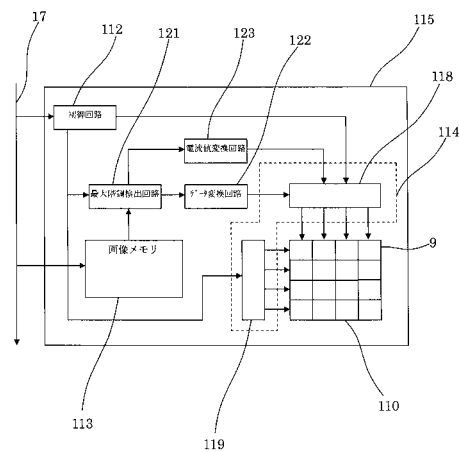
(54) 【発明の名称】 有機EL表示装置

(57) 【要約】

【課題】この発明は、有機EL素子への負荷を低減することができ、有機EL素子の長寿命化を図ることができる有機EL表示装置を提供するものである。

【解決手段】有機EL素子をマトリクス状に複数配置して有機ELモジュールを構成し、前記有機ELモジュールをマトリクス状に複数配置して有機ELディスプレイパネルを構成した有機EL表示装置であって、有機ELモジュールにおける最大階調を検出する最大階調検出回路と、最大階調検出回路により検出された最大階調データが入力され、最大階調データの発光時間幅に基づき、発光時間幅に、最大階調許容発光時間幅/発光時間幅の係数を乗じたデータ変換処理を行うデータ変換回路と、最大階調データが入力され、最大階調データのピーク電流値に基づき、ピーク電流値を輝度値がデータ変換処理前の輝度とほぼ同一になるように電流値変換処理を行う電流値変換回路とを設けたものである。

【選択図】 図2



【特許請求の範囲】

【請求項 1】

複数の画素から構成される有機 EL 素子をマトリックス状に複数配置して有機 EL モジュールを構成し、前記有機 EL モジュールをマトリックス状に複数配置して有機 EL ディスプレイパネルを構成し、最大階調許容発光時間幅内において階調制御される有機 EL 表示装置であって、前記有機 EL モジュールにおける最大階調を検出する最大階調検出回路と、前記最大階調検出回路により検出された最大階調データが入力され、前記最大階調検出回路により検出された前記最大階調データの発光時間幅に基づき、前記発光時間幅に、前記最大階調許容発光時間幅 / 前記発光時間幅の係数を乗じたデータ変換処理を行うデータ変換回路と、前記最大階調検出回路により検出された前記最大階調データが入力され、前記最大階調検出回路により検出された前記最大階調データの波高値であるピーク電流値に基づき、前記ピーク電流値を輝度値がデータ変換処理前の輝度とほぼ同一になるように電流値変換処理を行う電流値変換回路とを設けたことを特徴とする有機 EL 表示装置。

10

【請求項 2】

複数の画素から構成される有機 EL 素子をマトリックス状に複数配置して有機 EL モジュールを構成し、前記有機 EL モジュールをマトリックス状に複数配置して有機 EL ディスプレイパネルを構成し、最大階調許容発光時間幅内において階調制御される有機 EL 表示装置であって、前記有機 EL 素子における最大階調を検出する最大階調検出回路と、前記最大階調検出回路により検出された最大階調データが入力され、前記最大階調検出回路により検出された前記最大階調データの発光時間幅に基づき、前記発光時間幅に、前記最大階調許容発光時間幅 / 前記発光時間幅の係数を乗じたデータ変換処理を行うデータ変換回路と、前記最大階調検出回路により検出された前記最大階調データが入力され、前記最大階調検出回路により検出された前記最大階調データの波高値であるピーク電流値に基づき、前記ピーク電流値を輝度値がデータ変換処理前の輝度とほぼ同一になるように電流値変換処理を行う電流値変換回路とを設けたことを特徴とする有機 EL 表示装置。

20

【請求項 3】

複数の画素から構成される有機 EL 素子をマトリックス状に複数配置して有機 EL モジュールを構成し、前記有機 EL モジュールをマトリックス状に複数配置して有機 EL ディスプレイパネルを構成し、最大階調許容発光時間幅内において階調制御される有機 EL 表示装置であって、前記有機 EL ディスプレイパネルにおける最大階調を検出する最大階調検出回路と、前記最大階調検出回路により検出された最大階調データが入力され、前記最大階調検出回路により検出された前記最大階調データの発光時間幅に基づき、前記発光時間幅に、前記最大階調許容発光時間幅 / 前記発光時間幅の係数を乗じたデータ変換処理を行うデータ変換回路と、前記最大階調検出回路により検出された前記最大階調データが入力され、前記最大階調検出回路により検出された前記最大階調データの波高値であるピーク電流値に基づき、前記ピーク電流値を輝度値がデータ変換処理前の輝度とほぼ同一になるように電流値変換処理を行う電流値変換回路とを設けたことを特徴とする有機 EL 表示装置。

30

【請求項 4】

前記電流値変換回路は、前記ピーク電流値に、前記発光時間幅 / 前記最大階調許容発光時間幅の係数を乗じた電流値変換処理であることを特徴とする請求項 1 ~ 請求項 3 のいずれか 1 項に記載の有機 EL 表示装置。

40

【請求項 5】

輝度を制御する調光データ信号を前記電流値変換回路に一律に送信して前記有機 EL ディスプレイパネル全体の輝度を一律に制御するようにしたことを特徴とする請求項 1 ~ 請求項 4 のいずれか 1 項に記載の有機 EL 表示装置。

【発明の詳細な説明】

【技術分野】

【0001】

この発明は、例えば、複数の画素から構成される有機 EL (Electro-Luminescence、工

50

レクトロルミネッセンス)素子をマトリックス状に複数配置して有機ELモジュールを構成し、有機ELモジュールをマトリックス状に複数配置して有機ELディスプレイパネルを構成する有機EL表示装置に関し、特に装置の寿命を改善するための有機EL表示装置に関するものである。

【背景技術】

【0002】

従来、有機EL表示装置としては、特許文献1(特許第4225774号公報)に示すように、表示データに対応する任意の階調データから階調を選択し、多階調表示を行う際、前記階調データの上位ビットを電流振幅変調による階調方式で表現するとともに、前記階調データの下位ビットをフレームレートコントロール階調方式で表現し、フレームレートコントロール階調方式を前記電流振幅変調による階調方式に付け加える階調方式のものがある。

10

【0003】

また、有機EL表示装置としては、特許文献2(特開2000-56727号公報)に示すように、信号ドライバが複数の値の電流ないし電圧出力制御による階調表示と、複数の出力時間幅の制御による階調表示を同時に行うことで高速動作、高精度を必要としない階調表示を可能とするものがある。

【0004】

また、有機EL表示装置としては、特許文献3(特開2001-109421号公報)に示すように、低輝度の時は出力振幅値制御で階調を表現し、高輝度時には出力時間幅制御に切り替えて階調を表現することによって、階調を精度よく実現するものがある。

20

【0005】

また、有機EL表示装置としては、上述した各特許文献以外にも例えば図10~図13に示すものがある。図10は従来有機EL表示装置を示す構成図である。図11は従来有機EL表示装置の階調制御パターンを示す波形図である。図12は従来有機EL表示装置の画素配列パターンを示すパターン図である。図13は従来有機EL表示装置における階調制御パターンを示す波形図である。

【0006】

従来有機EL表示装置は、複数の画素8から構成される有機EL素子9をマトリックス状に複数配置して有機EL表示パネル10を構成し、有機EL表示パネル10と、基板11に配設され、有機EL表示パネル10を制御する制御回路12、画像メモリ13、駆動回路14とにより有機ELモジュール15が構成される。この有機ELモジュール15をマトリックス状に複数配置して有機ELディスプレイパネル7が構成される。

30

【0007】

有機ELディスプレイパネル7の各有機ELモジュール15はバッファメモリ16を介してBUS17を通して接続されている。

【0008】

各有機ELモジュール15にはモジュールのサイズに対応して分割された画像が表示され、画面全体で一つの画像が表示される。有機ELモジュール15は、必要に応じて複数の有機EL素子9をマトリックス状に複数配置して有機EL表示パネル10を構成し、電源を含む場合もある。

40

【0009】

従来有機EL表示装置は、各有機EL素子9あるいは各有機ELモジュール15間の継ぎ目(目地)がタイル状に目立たないように(目地レス)、各有機EL素子9あるいは各有機ELモジュール15は近接して配置される。有機EL素子9は、初期の頃は、CRTや放電管の原理を応用した有機EL素子9が使用されたが、最近は、LED(Light Emitting Diode)用途、屋外用超高輝度用途、軽量・薄型のビル壁面用途などの多様な用途に対応できる公衆用表示装置として発展してきた。LCD(Liquid Crystal Display、液晶ディスプレイ)、PDP(Plasma Display Panel、プラズマディスプレイ)、有機ELなどの各種表示デバイスにおいても、輝度や寿命など、大型表示装置用途としての性能と

50

目地レス配列に適した構造を実現できれば、大型表示装置に適用できる。各表示デバイスの制御は、各画素に波高値が一定の駆動パルス印加し、駆動パルスの累積時間幅を画像の濃淡に比例せしめるPWM (Pulse Width Modulation、パルス幅変調) 制御が一般的である。

【0010】

また、有機EL素子9の輝度を変更する際、電流値を一定にし、点灯時間を変化させることにより、輝度の制御を行って階調を表現している。すなわち、図11に示すように、画像信号は1フィールド20という期間があり、例えば、日本のテレビ信号の規格としい60Hで、1フィールド20という期間は1/60秒となる。一番明るいときには駆動パルス幅が最大期間点灯し、一番暗いときには点灯しない。この駆動パルスの時間幅を制御することにより、明るさの濃淡を表現している。これを階調の制御と言っている。

10

【0011】

1フィールド20単位毎がそれぞれ制御範囲となり、表示システムとしての最大階調許容発光時間幅はTAであり、最大階調の発光時間幅はTB1である。そして、ピーク電流値はipである。

【0012】

一般的には、駆動パルスの発光時間幅は完全なデジタルであり、確実性の高い階調の表現が可能であり、使用されている。これに対し、駆動パルスの高さ方向は電流値でありアナログの要素があり、あまり使用されていない。

20

【0013】

ところで、図12に示すように、制御範囲内の複数の画素8の中で、例えば、画素a、画素b、画素cの階調は図13に示すように、高さ方向のピーク電流値ipはそれぞれ一定であるが、パルスの時間幅、すなわち、各階調の発光時間幅は、d1, d2, d3であり、それぞれ相違し、各画素a, b, cに応じた階調が表現される。また、1フィールド20の制御範囲において、最大階調許容発光時間幅はTAであり、制御範囲における最大階調時の発光時間幅はTB1である。そして、ピーク電流値ipは画素a、画素b、画素cおよび他の画素8とも同じである。

【0014】

また、図13に示すように、表示のPWM制御において、最大輝度の表示に対応する画素の最大階調許容発光時間幅をTAとする。各有機ELモジュール15は、有機ELモジュール15の制御範囲毎に、範囲内の画素の最大階調を検出する手段を有し、ここで検出された画素の最大階調時の発光時間幅をTB1とする。TAは一定値であるが、TB1は画像によって変化し、両者はTA TB1の関係がある。

30

【先行技術文献】

【特許文献】

【0015】

【特許文献1】特許第4225774号公報

【特許文献2】特開2000-56727号公報

【特許文献3】特開2001-109421号公報

【発明の概要】

40

【発明が解決しようとする課題】

【0016】

上述した従来の有機EL表示装置は、一般に各画素8に波高値、すなわち、ピーク電流値が一定の駆動パルス印加し、一定時間である1フィールド20内の各有機EL素子9の各画素8にそれぞれ印加される駆動パルスの累積時間幅が画像の濃淡に比例するように制御される。駆動パルス幅は、画像データに対応して低輝度時は短く、高輝度時は長くなるが、駆動パルスのピーク電流値ipは同じ電流が流れる。すなわち、最大階調のときでも、最小階調のときでも、駆動パルスのピーク電流値ipは同じである。

【0017】

すなわち、図13に示すように、画素aの階調は、最大階調許容発光時間幅のTAに対

50

して発光時間幅は d_1 であり、概ね半分ぐらいしか点灯していない状態であり、画素 b の階調は、最大階調許容発光時間幅の T_A に対して発光時間幅は d_2 であり、画素 a の発光時間幅は d_1 より少なく、画素 b の階調は画素 a の階調より少ない点灯期間となっている。さらに、画素 c の階調は、最大階調許容発光時間幅の T_A に対して発光時間幅は d_3 であり、画素 b の発光時間幅は d_2 よりさらに少なく、画素 c の階調は画素 b の階調よりさらに少ない点灯期間となっている。

【0018】

しかし、表示システムとして、最大階調許容発光時間幅 T_A まで点灯することができるようになっているが、実際には、各階調の発光時間幅 d_1 , d_2 , d_3 および最大階調時の発光時間幅は T_B_1 までしか点灯していない状態となっている。したがって、最大階調許容発光時間幅 T_A と最大階調時の発光時間幅は T_B_1 との差が無駄な状態となっており、効率性に劣る課題がある。

10

【0019】

特に、複数の画素 8 から構成される有機 EL 素子 9 をマトリックス状に複数配置して有機 EL 表示パネル 10 を構成し、有機 EL 表示パネル 10 と、基板 11 に配設され、有機 EL 表示パネル 10 を制御する制御回路 12 、画像メモリ 13 、駆動回路 14 とにより有機 EL モジュール 15 が構成され、この有機 EL モジュール 15 をマトリックス状に複数配置して有機 EL ディスプレイパネル 7 が構成される有機 EL 表示装置においては、公衆への表示装置として、明るい環境にて高輝度で使用されることが多く、画像の濃淡の制御において、ピーク電流値 i_p は一定の制御であり、低輝度時の表示でも、ピーク電流値 i_p が大きくなり、有機 EL 素子 9 への負荷が大きくなる。したがって、有機 EL 素子 9 の寿命が短くなるという課題がある。

20

【0020】

この発明は、上記のような課題を解決するためになされたものであり、画像の濃淡の制御において、階調の発光時間幅の効率化を図るとともにピーク電流値を小さくすることにより、有機 EL 素子への負荷を低減することができ、有機 EL 素子の長寿命化を図ることができる有機 EL 表示装置を提供することを目的とする。

【課題を解決するための手段】

【0021】

この発明に係わる有機 EL 表示装置は、複数の画素から構成される有機 EL 素子をマトリックス状に複数配置して有機 EL モジュールを構成し、前記有機 EL モジュールをマトリックス状に複数配置して有機 EL ディスプレイパネルを構成し、最大階調許容発光時間幅内において階調制御される有機 EL 表示装置であって、前記有機 EL モジュールにおける最大階調を検出する最大階調検出回路と、前記最大階調検出回路により検出された最大階調データが入力され、前記最大階調検出回路により検出された前記最大階調データの発光時間幅に基づき、前記発光時間幅に、前記最大階調許容発光時間幅 / 前記発光時間幅の係数を乗じたデータ変換処理を行うデータ変換回路と、前記最大階調検出回路により検出された前記最大階調データが入力され、前記最大階調検出回路により検出された前記最大階調データの波高値であるピーク電流値に基づき、前記ピーク電流値を輝度値がデータ変換処理前の輝度とほぼ同一になるように電流値変換処理を行う電流値変換回路とを設けたものである。

30

40

【発明の効果】

【0022】

この発明に係わる有機 EL 表示装置によれば、装置の長寿命化を図ることができる有機 EL 表示装置を得ることができる。

【図面の簡単な説明】

【0023】

【図1】この発明の実施の形態1に係わる有機 EL 表示装置を示す構成図である。

【図2】この発明の実施の形態1に係わる有機 EL 表示装置における1モジュールを示す構成図である。

50

【図 3】この発明の実施の形態 1 に係わる有機 E L 表示装置におけるデータ信号ドライバと走査信号ドライバとの関係を示す構成図である。

【図 4】この発明の実施の形態 1 に係る有機 E L 表示装置におけるデータ信号ドライバと走査信号ドライバの出力状態を示す波形図である。

【図 5】この発明の実施の形態 1 に係る有機 E L 表示装置における階調制御パターンを示す波形図である。

【0024】

【図 6】この発明の実施の形態 2 に係る有機 E L 表示装置における有機 E L 表示パネルを示す構成図である。

【図 7】この発明の実施の形態 2 に係る有機 E L 表示装置を示す構成図である。

10

【図 8】この発明の実施の形態 3 に係る有機 E L 表示装置を示す構成図である。

【図 9】この発明の実施の形態 4 に係る有機 E L 表示装置を示す構成図である。

【0025】

【図 10】従来有機 E L 表示装置を示す構成図である。

【図 11】従来有機 E L 表示装置の階調制御パターンを示す波形図である。

【図 12】従来有機 E L 表示装置の画素配列パターンを示すパターン図である。

【図 13】従来有機 E L 表示装置における階調制御パターンを示す波形図である。

【発明を実施するための形態】

【0026】

実施の形態 1 .

20

以下、この発明の実施の形態 1 を図 1 ~ 図 5 に基づいて説明するが、これら各図において、同一、または相当部材、部位については同一符号を付して説明する。図 1 はこの発明の実施の形態 1 に係わる有機 E L 表示装置を示す構成図である。図 2 はこの発明の実施の形態 1 に係わる有機 E L 表示装置における 1 モジュールを示す構成図である。図 3 はこの発明の実施の形態 1 に係わる有機 E L 表示装置におけるデータ信号ドライバと走査信号ドライバとの関係を示す構成図である。図 4 はこの発明の実施の形態 1 に係る有機 E L 表示装置におけるデータ信号ドライバと走査信号ドライバの出力状態を示す波形図である。図 5 はこの発明の実施の形態 1 に係る有機 E L 表示装置における階調制御パターンを示す波形図である。

【0027】

30

これら各図において、1 はビデオシステム、2 はコンピューターシステム、3 は表示コントローラ 3 であり、ビデオシステム 1 から入力される TV 信号処理部 4 およびコンピューターシステム 2 から入力されるグラフィック処理部 5 と文字情報処理部 6 とから構成されている。

【0028】

107 は有機 E L ディスプレイパネルである。複数の画素 8 から構成される有機 E L 素子 9 をマトリクス状に複数配置して有機 E L 表示パネル 110 を構成し、有機 E L 表示パネル 110 と、基板 111 に配設された制御回路 112、画像メモリ 113、駆動回路 114 とにより有機 E L モジュール 115 が構成される。この有機 E L モジュール 115 をマトリクス状に複数配置して有機 E L ディスプレイパネル 107 が構成される。

40

【0029】

有機 E L ディスプレイパネル 107 の各有機 E L モジュール 115 はバッファメモリ 16 を介して BUS 17 を通して接続されている。

【0030】

図 2 はある一つの有機 E L モジュール 115 を示しており、駆動回路 114 はデータ信号ドライバ 118 と走査信号ドライバ 119 とにより構成されており、制御回路 112 によりそれぞれ駆動される。

【0031】

図 3 に示すように、データ信号ドライバ 118 からは d_1, d_2, d_3, d_n の信号が出力され、走査信号ドライバ 119 からは S_1, S_2, S_3, S_n の信号が出力される。

50

データ信号ドライバ 118 からの信号線と走査信号ドライバ 119 からの信号線の交点に、データ信号ドライバ 118 からの信号線と走査信号ドライバ 119 からの信号線をつなぐように有機 EL 素子 9 が接続される。

【0032】

図 4 はデータ信号ドライバ 118 と走査信号ドライバ 119 の出力状態を示し、走査信号ドライバ 119 から信号線 S1 が出力されて点灯された場合には、その信号線 S1 と交差するデータ信号ドライバ 118 からの信号線 d1, d2, d3, dn とつながる有機 EL 素子 9 が駆動されるようになっている。このとき、走査信号ドライバ 119 の信号線 S2, S3, Sn は出力されていないので、これら走査信号ドライバ 119 の信号線 S2, S3, Sn と交差するデータ信号ドライバ 118 からの信号線 d1, d2, d3, dn とつながる有機 EL 素子 9 は駆動されない。

10

【0033】

走査信号ドライバ 119 から信号線 S2 が出力されて点灯された場合には、その信号線 S2 と交差するデータ信号ドライバ 118 からの信号線 d1, d2, d3, dn とつながる有機 EL 素子 9 が駆動されるようになっている。このとき、走査信号ドライバ 119 の信号線 S1, S3, Sn は出力されていないので、これら走査信号ドライバ 119 の信号線 S1, S3, Sn と交差するデータ信号ドライバ 118 からの信号線 d1, d2, d3, dn とつながる有機 EL 素子 9 は駆動されない。

【0034】

走査信号ドライバ 119 から信号線 S3 が出力されて点灯された場合には、その信号線 S3 と交差するデータ信号ドライバ 118 からの信号線 d1, d2, d3, dn とつながる有機 EL 素子 9 が駆動されるようになっている。このとき、走査信号ドライバ 119 の信号線 S1, S2, Sn は出力されていないので、これら走査信号ドライバ 119 の信号線 S1, S2, Sn と交差するデータ信号ドライバ 118 からの信号線 d1, d2, d3, dn とつながる有機 EL 素子 9 は駆動されない。

20

【0035】

走査信号ドライバ 119 から信号線 Sn が出力されて点灯された場合には、その信号線 Sn と交差するデータ信号ドライバ 118 からの信号線 d1, d2, d3, dn とつながる有機 EL 素子 9 が駆動されるようになっている。このとき、走査信号ドライバ 119 の信号線 S1, S2, S3 は出力されていないので、これら走査信号ドライバ 119 の信号線 S1, S2, S3 と交差するデータ信号ドライバ 118 からの信号線 d1, d2, d3, dn とつながる有機 EL 素子 9 は駆動されない。

30

【0036】

以上のように、走査信号ドライバ 119 から出力は、信号線 S1, S2, S3, Sn の順に出力され、さらに、信号線 S1, S2, S3, Sn の順に高速に繰り返されるので、人間の目には連続して表示されているように見える。

【0037】

ところで、各画素の輝度は、ほぼ駆動パルスのピーク電流値と時間幅の積に比例する。特に有機 EL のように発光部の電流密度が寿命に影響する表示デバイスでは、ピーク電流値を抑えて電流密度を軽減し、発光時間幅を長くして同等の輝度を得る方法が有効である。

40

【0038】

この実施の形態 1 においては、制御範囲として有機 EL 表示パネル 110 を対象とした場合を示しており、図 2 に示すように、有機 EL モジュール 115 に最大階調検出回路 121 を搭載し、有機 EL 表示パネル 110 内における最大階調を最大階調検出回路 121 により検出する。最大階調検出回路 121 により検出された最大階調のデータはデータ変換回路 122 に送信される。データ変換回路 122 においては、最大階調検出回路 121 により検出された最大階調の発光時間幅 TB1 に基づき、発光時間幅 TB1 に TA/TB1 の係数を乗じたデータ変換処理が行われる。また、最大階調検出回路 121 により検出された最大階調のデータは電流値変換回路 123 に送信される。電流値変換回路 123 に

50

おいては、最大階調検出回路 121 により検出された最大階調の波高値であるピーク電流値 i_p に基づき、輝度値がデータ変換処理前の輝度とほぼ同一になるようにピーク電流値 i_p に電流値を低減するための変換処理を行う。この電流値変換回路 123 は、変換処理の一例として、電流と輝度の関係が正比例関係の場合は、 $T B 1 / T A$ の係数を乗じた電流値変換処理が行われる。

【0039】

データ変換回路 122 においてデータ変換処理されたデータおよび電流値変換回路 123 において電流値変換処理されたデータがそれぞれデータ信号ドライバ 118 に出力されるようになっており、それら変換処理されたデータに基づき、階調制御が行われる。

【0040】

すなわち、最大階調の発光時間幅 $T B 1$ のものは、発光時間幅 $T B 1$ に $T A / T B 1$ の係数を乗じて最大階調許容発光時間幅 $T A$ まで点灯させるものである。しかし、輝度を変えることができないので、発光時間幅を単純に長く延ばすだけでは明るくなり過ぎて輝度が変わるので、輝度が変わらないように、発光時間幅を長く延ばした分だけ波高値であるピーク電流を下げて同じ明るさにして同じ輝度となるようにしている。このように、最大階調のピーク電流値 i_p に $T B 1 / T A$ の係数を乗じることにより、輝度を変えることなく、ピーク電流値を下げるようにしている。

【0041】

図 5 に示すように、最大階調の発光時間幅 $T B 1$ に $T A / T B 1$ の係数を乗じると、発光時間幅は $T B 1 1$ となり、 $T B 1 1 = T A$ の関係となるので、最大階調許容発光時間幅 $T A$ まで点灯させることができる。したがって、最大階調許容発光時間幅 $T A$ と最大階調時の発光時間幅は $T B 1 1$ との差が無くなり、上述した従来装置のような無駄な状態が全くなくなり、効率性が著しく向上する。また、最大階調のピーク電流値 i_p に $T B 1 / T A$ の係数を乗じるので、ピーク電流値 i_p より小さいピーク電流値 i_q となる。ピーク電流値 i_q がピーク電流値 i_p より小さくなることにより、有機 EL 素子 9 への負荷を低減することができ、有機 EL 素子 9 の長寿命化を図ることができる。強いては、有機 EL 表示装置全体としての長寿命化も図ることができる。

【0042】

また、最大階調時における $T A / T B 1$ の係数および最大階調時における $T B 1 / T A$ の係数を画素 a、画素 b、画素 c および他の画素 8 に乗じる。図 5 に示すように、画素 a の発光時間幅は $d 1 1$ で $d 1$ より長く延ばすことができるとともに、画素 a のピーク電流値は i_a でピーク電流値 i_p より小さくすることができる。画素 b の発光時間幅は $d 1 2$ で $d 2$ より長く延ばすことができるとともに、画素 b のピーク電流値は i_b でピーク電流値 i_p より小さくすることができる。画素 c の発光時間幅は $d 1 3$ で $d 3$ より長く延ばすことができるとともに、画素 c のピーク電流値は i_c でピーク電流値 i_p より小さくすることができる。

【0043】

実施の形態 2 .

この発明の実施の形態 2 を図 6 および図 7 に基づいて説明する。図 6 はこの発明の実施の形態 2 に係る有機 EL 表示装置における有機 EL 表示パネルを示す構成図である。図 7 はこの発明の実施の形態 2 に係る有機 EL 表示装置を示す構成図である。

【0044】

上述した実施の形態 1 においては、有機 EL モジュール 115 に搭載され、複数の画素 8 から構成される有機 EL 素子 9 をマトリックス状に複数配置して有機 EL 表示パネル 10 を制御対象とした場合について述べたが、この発明の実施の形態 2 においては、各有機 EL 素子 9 を制御対象としたものである。

【0045】

最大階調検出回路 121、データ変換回路 122、電流値変換回路 123 などを搭載した F P G A (Field Programmable Gate Array) 124 により各有機 EL 素子 9 を統括して制御する構成としている。

10

20

30

40

50

【 0 0 4 6 】

1フィールド20毎の映像データにおいて、有機EL素子9の制御範囲毎に、制御範囲内の画素の最大階調を収集する。収集した最大階調の発光時間幅が、その表示システムで表現可能な最大階調許容発光時間幅TAよりも小さかった場合、その有機EL素子9の制御範囲内の全素子の点灯期間を長く延ばす。長く延ばす係数は、上述した実施の形態1と同様に、1つの有機EL素子9の制御範囲内の最大階調の発光時間幅と、表示システムで表現可能な最大階調許容発光時間幅TAから割り出される。

【 0 0 4 7 】

すなわち、1つの有機EL素子9の制御範囲内の最大階調の発光時間幅をTCとした場合、最大階調の発光時間幅をTCに乗じる係数はTA/TCとなり、最大階調の波高値であるピーク電流値ipに乗じる係数はTC/TAとなる。

10

【 0 0 4 8 】

FPGA(Field Programmable Gate Array)124により、有機EL素子9毎に階調制御を行うようにすることにより、有機ELモジュール115の有機EL表示パネル110を対象とした階調制御に比べて、上述した実施の形態1よりもさらに効率性が向上する有機EL表示装置を得ることができる。

【 0 0 4 9 】

また、各有機EL素子9の最大階調は、それぞれ相違あるいは一部は同一となる最大階調の発光時間幅となる場合においても、きめ細かな階調制御を行うことができる。

【 0 0 5 0 】

実施の形態3.

この実施の形態3を図8に基づいて説明する。図8はこの発明の実施の形態3に係る有機EL表示装置を示す構成図である。

20

【 0 0 5 1 】

上述した実施の形態1の階調制御対象は有機ELモジュール115の有機EL表示パネル110であり、上述した実施の形態2の階調制御対象は有機EL表示パネル110の各有機EL素子9であったが、この実施の形態3においては、有機ELモジュール115を複数マトリックス状に配置した有機ELディスプレイパネル107を階調制御対象としたものである。

【 0 0 5 2 】

有機ELディスプレイパネル107全体を制御範囲とするものであり、有機ELディスプレイパネル107全体内における最大階調を制御回路125の最大階調検出回路121により検出する。最大階調検出回路121により検出された最大階調のデータはデータ変換回路122に送信される。データ変換回路122においては、最大階調検出回路121により検出された最大階調の発光時間幅に基づき、その発光時間幅がTDとした場合、発光時間幅TDにTA/TDの係数を乗じたデータ変換処理が行われる。また、最大階調検出回路121により検出された最大階調のデータは電流値変換回路123に送信される。電流値変換回路123においては、最大階調検出回路121により検出された最大階調の波高値であるピーク電流値ipに基づき、ピーク電流値ipにTD/TAの係数を乗じた電流値変換処理が行われる。

30

【 0 0 5 3 】

データ変換回路122においてデータ変換処理されたデータおよび電流値変換回路123において電流値変換処理されたデータがそれぞれデータ信号ドライバ118に出力されるようになっており、それら変換処理されたデータに基づき、階調制御が行われる。

【 0 0 5 4 】

この実施の形態3によれば、有機ELディスプレイパネル107全体を制御範囲とするので、制御構成を簡素化することができる。

【 0 0 5 5 】

実施の形態4.

この実施の形態4を図9に基づいて説明する。図9はこの発明の実施の形態4に係る有

50

機 E L 表示装置を示す構成図である。

【 0 0 5 6 】

この実施の形態 4 においては、有機 E L ディスプレイパネル 1 0 7 の各有機 E L モジュール 1 1 5 に対して、明るさを制御できる調光データ信号 1 2 6 を共通に送信することができるようにしたものである。

【 0 0 5 7 】

この実施の形態 4 によれば、調光データ信号 1 2 6 を各有機 E L モジュール 1 1 5 毎に一律に送信するだけで、その調光データ信号 1 2 6 に基づいて、各有機 E L モジュール 1 1 5 あるいは各有機 E L 素子 9 内の電流値変換回路 1 2 3 において電流値変換されて明るさの濃淡制御が行われる。

10

【 0 0 5 8 】

各有機 E L モジュール 1 1 5 毎に、調光データ信号 1 2 6 が各有機 E L モジュール 1 1 5 毎に一律に送信される。調光データ信号 1 2 6 の調光データ値が例えば 0 . 5 であれば、有機 E L ディスプレイパネル 1 0 7 全体の輝度が一律に半分に下がり、調光データ信号 1 2 6 の調光データ値が例えば 0 . 1 であれば、有機 E L ディスプレイパネル 1 0 7 全体の輝度が一律に 1 / 1 0 に下がる。調光データ信号 1 2 6 の調光データ値が例えば 1 であれば、有機 E L ディスプレイパネル 1 0 7 全体の輝度が変わらず、調光データ信号 1 2 6 の調光データ値が例えば 1 . 0 であれば、有機 E L ディスプレイパネル 1 0 7 全体の輝度が一律に 1 0 % アップした輝度となる。このように、有機 E L ディスプレイパネル 1 0 7 全体の輝度を一律に制御することができる。

20

【 産業上の利用可能性 】

【 0 0 5 9 】

この発明は、階調の発光時間幅の効率化を図るとともにピーク電流値を小さくすることにより、有機 E L 素子への負荷を低減することができ、有機 E L 素子の長寿命化を図ることができる有機 E L 表示装置の実現に好適である。

【 符号の説明 】

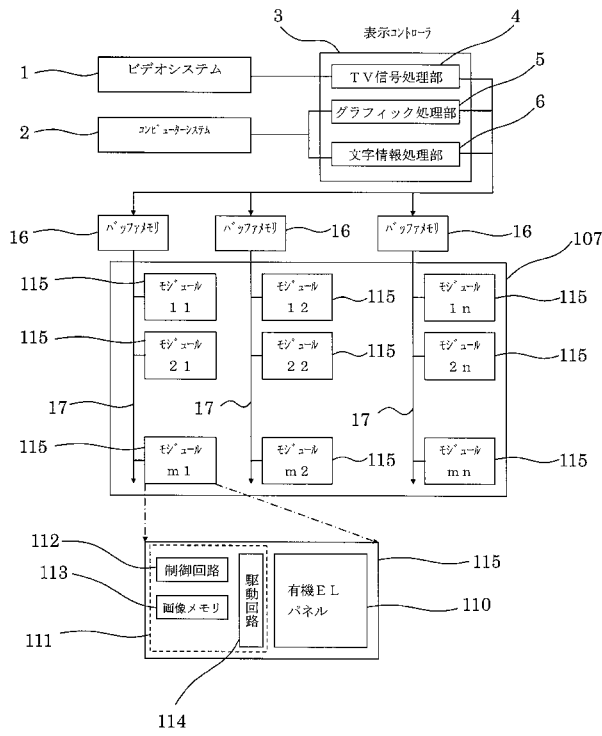
【 0 0 6 0 】

- 8 画素
- 9 有機 E L 素子
- 1 0 7 有機 E L ディスプレイパネル
- 1 1 0 有機 E L 表示パネル
- 1 1 5 有機 E L モジュール
- 1 2 1 最大階調検出回路
- 1 2 2 データ変換回路
- 1 2 3 電流値変換回路
- 1 2 6 調光データ信号
- T A 最大階調許容発光時間幅
- T B 1 最大階調の発光時間幅
- T B 1 1 最大階調の発光時間幅
- i p ピーク電流値
- i q ピーク電流値

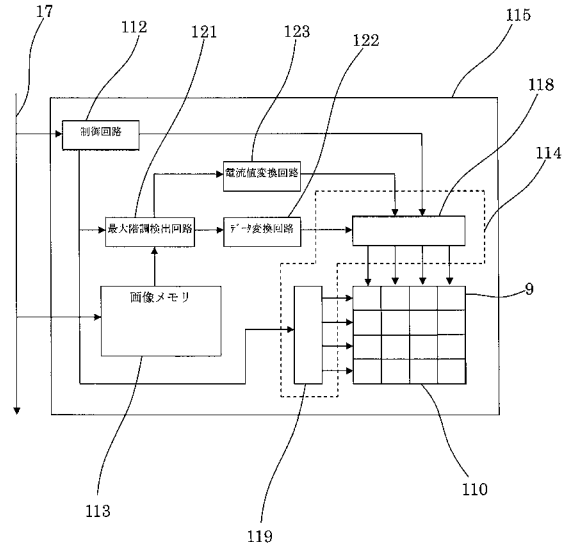
30

40

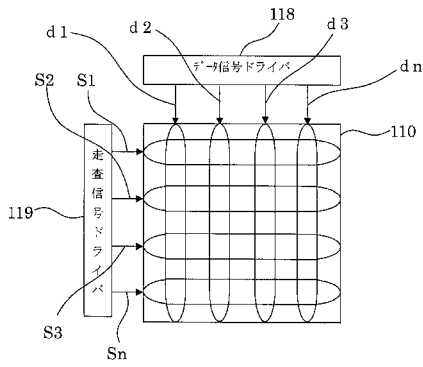
【図1】



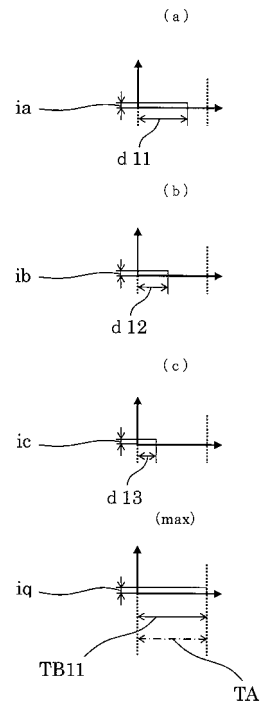
【図2】



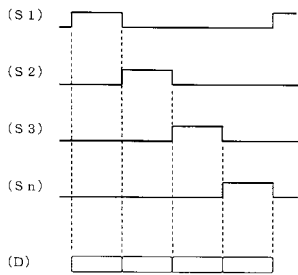
【図3】



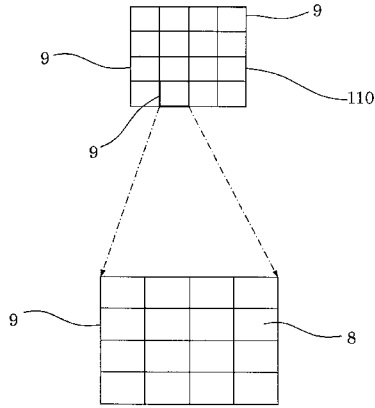
【図5】



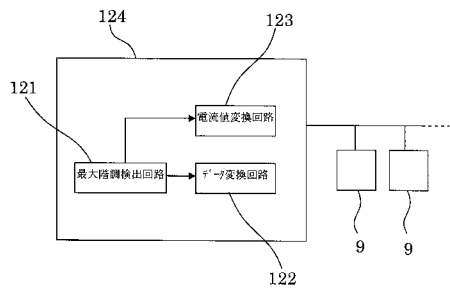
【図4】



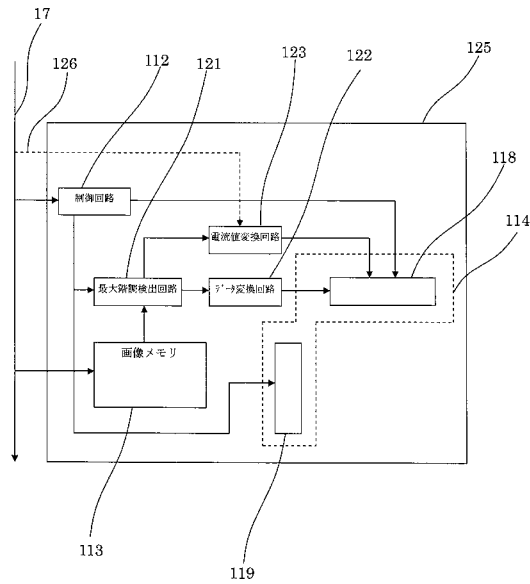
【図6】



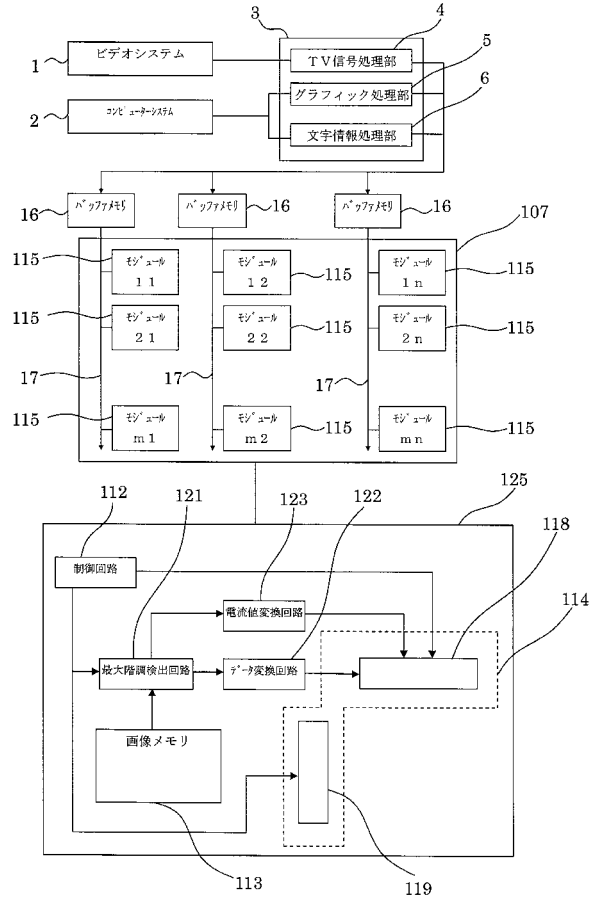
【図7】



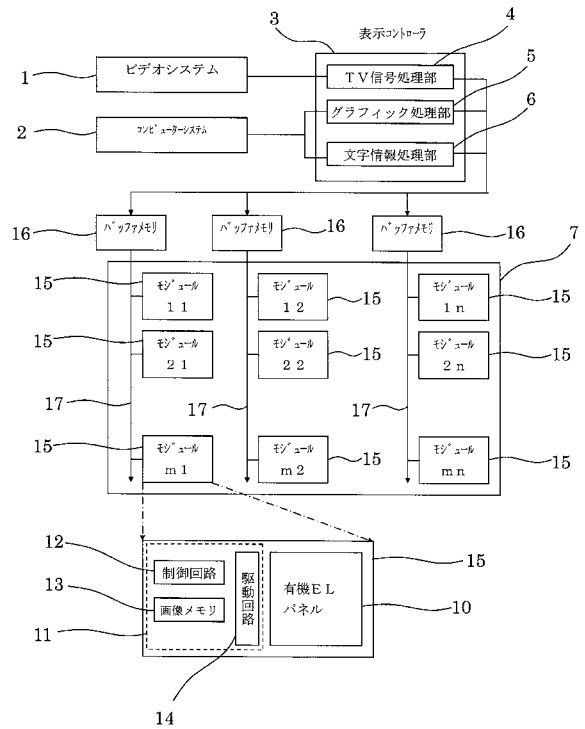
【図9】



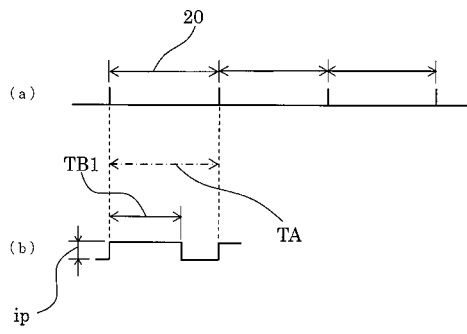
【図8】



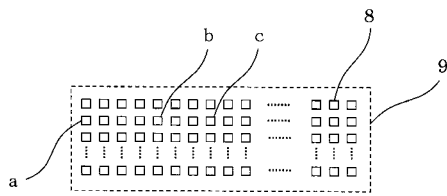
【図10】



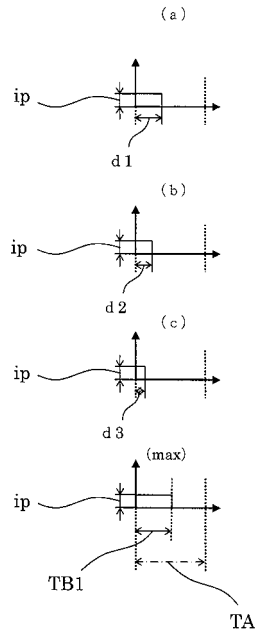
【 図 1 1 】



【 図 1 2 】



【 図 1 3 】



 フロントページの続き

(51)Int.Cl.	F I	テーマコード(参考)
	G 0 9 G 3/20	6 4 1 A
	G 0 9 G 3/20	6 4 1 K
	G 0 9 G 3/20	6 4 1 D
	H 0 5 B 33/14	A

(72)発明者 森部 幹人
 東京都千代田区丸の内二丁目7番3号 三菱電機株式会社内

(72)発明者 岡元 崇
 東京都千代田区丸の内二丁目7番3号 三菱電機株式会社内

(72)発明者 原 善一郎
 東京都千代田区丸の内二丁目7番3号 三菱電機株式会社内

Fターム(参考) 3K107 AA01 BB01 CC02 CC21 CC42 HH04
 5C080 AA06 BB05 DD29 EE28 FF07 FF12 JJ01 JJ02 JJ04
 5C380 AA01 AB05 AC07 AC08 BA05 BA46 BD02 BD16 CA08 CA12
 CA13 CA39 CB01 CE01 CF01 DA06 DA07 DA16 EA01 HA03
 HA06 HA11

专利名称(译)	有机EL表示装置		
公开(公告)号	JP2012058456A	公开(公告)日	2012-03-22
申请号	JP2010200928	申请日	2010-09-08
[标]申请(专利权)人(译)	三菱电机株式会社		
申请(专利权)人(译)	三菱电机株式会社		
[标]发明人	切通 聡 森部 幹人 岡元 崇 原善 一郎		
发明人	切通 聡 森部 幹人 岡元 崇 原善 一郎		
IPC分类号	G09G3/30 G09G3/20 H01L51/50		
FI分类号	G09G3/30.K G09G3/30.J G09G3/20.642.J G09G3/20.670.J G09G3/20.630 G09G3/20.641.A G09G3/20.641.K G09G3/20.641.D H05B33/14.A G09G3/20.612.U G09G3/3216 G09G3/3266 G09G3/3275 G09G3/3283 G09G3/3291		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC02 3K107/CC21 3K107/CC42 3K107/HH04 5C080/AA06 5C080/BB05 5C080/DD29 5C080/EE28 5C080/FF07 5C080/FF12 5C080/JJ01 5C080/JJ02 5C080/JJ04 5C380/AA01 5C380/AB05 5C380/AC07 5C380/AC08 5C380/BA05 5C380/BA46 5C380/BD02 5C380/BD16 5C380/CA08 5C380/CA12 5C380/CA13 5C380/CA39 5C380/CB01 5C380/CE01 5C380/CF01 5C380/DA06 5C380/DA07 5C380/DA16 5C380/EA01 5C380/HA03 5C380/HA06 5C380/HA11		
其他公开文献	JP5631130B2		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供一种有机EL显示装置，其能够减轻有机EL元件上的负荷并延长有机EL元件的寿命。在有机EL显示装置中，多个有机EL元件以矩阵状排列而形成有机EL模块，多个有机EL模块以矩阵状排列而形成有机EL显示面板。输入检测EL模块中的最大灰度的最大灰度检测电路和由最大灰度检测电路检测到的最大灰度数据，并且最大发射时间宽度基于最大灰度数据的发射时间宽度。数据转换电路执行将灰度允许发光时间宽度/发光时间宽度系数相乘的数据转换处理，并且输入最大灰度数据，并且峰值电流值为基于峰值电流值的亮度值 设有电流值转换电路，该电流值转换电路执行电流值转换处理，以使亮度变得与数据转换处理之前的亮度基本相同。 [选择图]图2

