

(51)Int.Cl ⁷	識別記号	F I	テ-マコード [*] (参 考)
H 0 5 B 33/12		H 0 5 B 33/12	B 3 K 0 0 7
C 2 3 C 14/12		C 2 3 C 14/12	4 K 0 2 9
14/24		14/24	G
H 0 5 B 33/10		H 0 5 B 33/10	
33/14		33/14	A
審査請求 未請求 請求項の数 5 O L (全 6 数) 最終頁に続く			

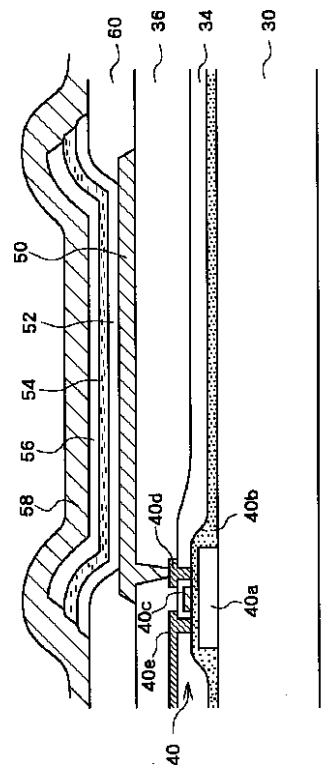
(21)出願番号	特願2002－126999(P2002－126999)	(71)出願人	000001889 三洋電機株式会社 大阪府守口市京阪本通2丁目5番5号
(22)出願日	平成14年4月26日(2002.4.26)	(72)発明者	西川 龍司 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会社内
		(74)代理人	100075258 弁理士 吉田 研二 (外2名)
		Fターム(参考)	3K007 AB11 AB18 DB03 FA01 4K029 AA09 AA25 BA62 BD00 DA12 HA01

(54)【発明の名称】 有機ELパネル及びその製造方法

(57)【要約】

【課題】 マスクに起因するダストの混入を少なくする。

【解決手段】 画素電極50の周辺を覆って、第2平坦化膜（絶縁膜）60を形成し、同一のマスクを使って、正孔輸送層52、有機発光層54、電子輸送層56を順次形成する。特に、各層の蒸着の際の異方性を徐々に大きくすることによって上層ほど小さくなり、下層の側面に上層の一部がおりてくることがない。



【特許請求の範囲】

【請求項 1】 1 画素の発光領域に対応する大きさの画素電極とこれに対向する対向電極間に、少なくとも有機発光層と電子輸送層を有する有機 EL 素子をマトリクス配置した有機 EL パネルであって、前記有機発光層および電子輸送層を画素電極に対応して画素毎に設けるとともに、電子輸送層を有機発光層より小さくし、電子輸送層の端部が有機発光層上において終端することを特徴とする有機 EL パネル。

【請求項 2】 1 画素の発光領域に対応する大きさの画素電極とこれに対向する対向電極間に、少なくとも正孔輸送層、有機発光層および電子輸送層を有する有機 EL 素子をマトリクス配置した有機 EL パネルであって、前記正孔輸送層、有機発光層および電子輸送層を画素電極に対応して画素毎に設けるとともに、前記正孔輸送層、有機発光層および電子輸送層の大きさを、前記正孔輸送層、有機発光層、電子輸送層の順で順次小さくし、有機発光層の端部が正孔輸送層上で終端し、電子輸送層の端部が有機発光層上において終端することを特徴とする有機 EL パネル。

【請求項 3】 1 画素の発光領域に対応する大きさの画素電極とこれに対向する対向電極間に、少なくとも有機発光層と電子輸送層を有する有機 EL 素子をマトリクス配置した有機 EL パネルの製造方法であって、前記有機発光層および電子輸送層を画素電極に対応して画素毎に設けるとともに、電子輸送層を有機発光層より小さくし、電子輸送層の端部が有機発光層上において終端するように形成することを特徴とする有機 EL パネルの製造方法。

【請求項 4】 1 画素の発光領域に対応する大きさの画素電極とこれに対向する対向電極間に、少なくとも正孔輸送層、有機発光層および電子輸送層を有する有機 EL 素子をマトリクス配置した有機 EL パネルの製造方法であって、前記正孔輸送層、有機発光層および電子輸送層を画素電極に対応して画素毎に設けるとともに、前記正孔輸送層、有機発光層および電子輸送層の大きさを、前記正孔輸送層、有機発光層、電子輸送層の順で順次小さくし、有機発光層の端部が正孔輸送層上で終端し、電子輸送層の端部が有機発光層上において終端するように形成することを特徴とする有機 EL パネルの製造方法。

【請求項 5】 請求項 3 に記載の有機 EL パネルの製造方法であって、前記正孔輸送層、有機発光層および電子輸送層を同一のマスクを利用して形成するとともに、蒸発物の蒸着時における異方性を変更して各膜の大きさを制御することを特徴とする有機 EL パネルの製造方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、1 画素の表示領域に対応する大きさの画素電極とこれに対向する対向電極間に、少なくとも有機発光層、電子輸送層などを有する有機 EL 素子をマトリクス配置した有機 EL パネルおよびその製造方法に関する。

【0002】

【従来の技術】 従来より、フラットディスプレイパネルの 1 つとして、有機 EL ディスプレイパネルが知られている。この有機 EL ディスプレイパネルは、液晶ディスプレイパネル (LCD) とは異なり、自発光であり、明るく見やすいフラットディスプレイパネルとしてその普及が期待されている。

【0003】 この有機 EL ディスプレイは、有機 EL 素子を画素として、これを多数マトリクス状に配置して構成される。有機 EL 素子は、ITO などで構成された陽極上に正孔輸送層、有機発光層、電子輸送層、アルミなどの陰極を積層した構造を有している。

【0004】 ここで、陽極 (画素電極) は、画素毎の表示を制御するために、画素毎に独立して形成されているが、他の層は、全面に形成される場合も多い。しかし、高精細のパネルでは、隣接画素との距離が小さく、不要な発光が生じる可能性が高い。このため、通常有機発光層も画素毎に形成している。

【0005】 ここで、電子輸送層も Alq₃ などの発光物質を含む場合が多く、画素毎にパターンニングすることが好ましい。そこで、電子輸送層もパターンニングすることが提案されている。

【0006】 この場合、有機発光層全体に電子を効果的に供給するため、電子輸送層を有機発光層より大きくし、全体をカバーしている。

【0007】

【発明が解決しようとする課題】 ここで、有機発光層や、電子輸送層等の有機層は、真空蒸着によって形成する。そこで、これをパターンニングする場合には、有機層を蒸着する所定の位置に開口部を有するマスクを利用する。そして、有機発光層と、電子輸送層とで、パターンニングを変更するには、それぞれの蒸着に別のマスクを利用しなければならない。

【0008】 別のマスクを利用する場合には、マスクを交換しなければならない、そのための作業が必要となる。さらに、マスクはダストなどの発生源であり、異なるマスクを使用することでダスト混入の確率が高くなるという問題があった。

【0009】 一方、同一のマスクを用いて、有機発光層および電子輸送層を形成することも考えられる。そこで、これについて試験をしてみたところ、エッジの位置が同一になるため、有機発光層のエッジをカバーして電子輸送層の薄い層が形成される。これにより、この部分において、電子輸送層の電氣的抵抗が小さくなり電流量

が大きくなり、電子輸送層が強く発光し、性能が劣化することが分かった。

【0010】本発明は、上記課題に鑑みなされたものであり、同一のマスクを利用して有機発光層および電子輸送層を形成しつつ性能劣化のない有機ELパネルに関する。

【0011】

【課題を解決するための手段】本発明は、1画素の発光領域に対応する大きさの画素電極とこれに対向する対向電極間に、少なくとも有機発光層と電子輸送層を有する有機EL素子をマトリクス配置した有機ELパネルであって、前記有機発光層および電子輸送層を画素電極に対応して画素毎に設けるとともに、電子輸送層を有機発光層より小さくし、電子輸送層の端部が有機発光層上において終端することを特徴とする。

【0012】また、本発明は、1画素の発光領域に対応する大きさの画素電極とこれに対向する対向電極間に、少なくとも正孔輸送層、有機発光層および電子輸送層を有する有機EL素子をマトリクス配置した有機ELパネルであって、前記正孔輸送層、有機発光層および電子輸送層を画素電極に対応して画素毎に設けるとともに、前記正孔輸送層、有機発光層および電子輸送層の大きさを、前記正孔輸送層、有機発光層、電子輸送層の順で順次小さくし、有機発光層の端部が正孔輸送層上で終端し、電子輸送層の端部が有機発光層上において終端することを特徴とする。

【0013】また、本発明は、上記有機ELパネルの製造方法であり、特に前記正孔輸送層、有機発光層および電子輸送層を同一のマスクを利用して形成するとともに、蒸発物の蒸着時における異方性を変更して各膜の大きさを制御することが好適である。

【0014】このように、本発明によれば、有機発光層の上に積層する電子輸送層の大きさを有機発光層より若干小さくした。これによって、両層を形成するのに同一のマスクを使用することができ、各層蒸着の際にマスクを交換する必要がない。これによって、作業が効率的になるとともに、ダスト混入の可能性を低減できる。また、上層ほど小さくするため、下層の側面を上層の一部が薄く覆うことがなく、発光への悪影響の発生を防止することができる。

【0015】

【発明の実施の形態】以下、本発明の実施形態について、図面に基づいて説明する。

【0016】図1に、画素の構成について示す。ここで、アクティブマトリクス型の素子基板には、1画素に2つのTFTと、1つの容量、1つの有機EL素子ELが形成されるが、この図においては、駆動TFT40と、有機EL素子ELのみを示している。

【0017】図において、素子基板は、ガラス基板30上に形成された駆動TFT40を有している。この駆動

TFT40に有機EL素子が接続されている。

【0018】駆動TFT40はガラス基板30上に形成されており、低温ポリシリコンで形成された能動層40aを有している。この能動層40aは、両端が不純物がドーパされたソース領域、ドレイン領域となっており、これらに挟まれた中央部がチャンネル領域となっている。このチャンネル領域の上部には酸化シリコンからなるゲート絶縁膜40bを介しゲート電極40cが形成されている。ゲート絶縁膜40bおよびゲート電極40cは、層間絶縁膜34に覆われており、ゲート電極40cの両側には、層間絶縁膜34のコンタクトホールを介しソース領域およびドレイン領域に接続されるソース電極40d、ドレイン電極40eが形成されている。そして、ソース電極40d、ドレイン電極40eの上端が層間絶縁膜34の表面に位置している。

【0019】また、層間絶縁膜34の表面上には、ドレイン電極40eと電源ラインを接続するメタル配線等が配置される。さらに、この層間絶縁膜34を覆って、絶縁膜である第1平坦化膜36が形成されている。

【0020】そして、第1平坦化膜36の上面には、ITOなどの透明導電材料から構成される画素電極50が形成され、この一端が第1平坦化膜36のコンタクトホールを介し駆動TFT40のソース電極40dに接続されている。この画素電極50は、1画素の発光領域に対応してパターンニングされている。

【0021】また、この画素電極50は、有機EL素子の陽極を構成し、この画素電極50上には、正孔輸送層52、有機発光層54、電子輸送層56を介し、金属製の陰極58が形成されている。また、第1平坦化膜36上には、画素電極50の周辺エッジを覆って絶縁膜である第2平坦化膜60が配置されている。

【0022】そして、正孔輸送層52は、画素電極50上に形成するとともに周辺部は、第2平坦化膜60上に至り、そこで終端している。また、正孔輸送層52上の有機発光層54は、正孔輸送層52上に形成され、正孔輸送層52より若干小さく正孔輸送層52の周辺エッジの少し内側で終端している。さらに、有機発光層54上の電子輸送層56は、有機発光層54上に形成され、有機発光層54より若干小さく有機発光層54の周辺エッジの少し内側で終端している。そして、電子輸送層56の上に全面を覆ってアルミ等からなる陰極58が形成される。従って、この陰極は、電子輸送層56の全面を覆うとともに、電子輸送層56、有機発光層54、正孔輸送層52の周辺露出部および側部を覆って形成され、これらの有機層のない部分では、第2平坦化膜60の上に直接位置している。

【0023】このような画素構成を有する有機ELパネルは、まずガラス基板30上に駆動TFT40を形成する。なお、通常の場合、画素毎に配置されるスイッチングTFTや、周辺のドライバ回路のTFTも駆動TFT

と同一プロセスで形成される。そして、全面を第1平坦化膜36で覆い、表面を平坦化する。

【0024】次に、ソース電極40dにコンタクトホールを形成した後、ITOをスパッタによって堆積した後、ドライエッチングによって発光領域の形（四角形）にパターニング形成する。

【0025】そして、その後、全面に感光剤を含むアクリル系樹脂剤からなる第2平坦化膜60を全面に真空蒸着し、不要部分または必要部分のいずれかに光を照射して、エッチングするフォトリソグラフィによってパターニングする。これによって、画素電極50の周辺を覆い内部を露出する第2平坦化膜60が形成される。

【0026】次に、マスクを平坦化膜60に接触させた状態で、正孔輸送層52、有機発光層54、電子輸送層56を順次真空蒸着する。

【0027】このとき、各層を形成するために、蒸発源を変更し材料を変更するとともに、蒸発材料のマスクを介した基板上への蒸発物の飛来方向の異方性を制御する。すなわち、正孔輸送層52が最も小さな異方性で、等方的に広がり大きくして蒸着し、電子輸送層56が最も大きな異方性で、広がりを小さくして蒸着する。

【0028】これによって、正孔輸送層52、有機発光層54および電子輸送層56の大きさを、正孔輸送層52、有機発光層54、電子輸送層56の順で順次小さくすることができる。そこで、正孔輸送層52の上で有機発光層54の周辺が終端し、有機発光層54の上で電子輸送層56の周辺が終端する。

【0029】従って、正孔輸送層52の側部に薄い有機発光層54が形成されたり、有機発光層54の側部に薄い輸送層56が形成されたりすることがない。従って、薄い発光層54や、薄い電子輸送層56に大きな電流が流れ、表示に不具合が発生することを防止できる。すなわち、画素の中央部分の輝度が落ち、周辺に輝点が生じたりすることがない。さらに、各層が画素毎にパターニングされているため、隣接画素の電界の影響で発光してしまったりすることがない。

【0030】また、正孔輸送層52、有機発光層54、電子輸送層56の3層がほぼ同一の場所で終端するため、この部位における陰極58の段差が比較的大きくなる。そこで、陰極を比較的に厚めに形成することも好適である。

【0031】なお、各層の厚みは、例えば第2平坦化膜60：600～1300nm、正孔輸送層52：150～200nm、有機発光層54：35nm、電子輸送層56：35nm、陰極50：300～400nm程度である。

【0032】次に、図2に示したのは、他の実施形態であり、正孔輸送層52については、画素毎にパターニングすることなく、全面に形成している。正孔輸送層52は、通常発光することなく、全面に形成しても問題は

ない。また、全面に形成するのであれば、マスクを使用する必要はなく、マスクに起因するダストの問題もあまり大きくなる。ない。

【0033】しかし、正孔輸送層52を形成した後、マスクを導入すると、そのときにダストが導入される可能性が大きい。正孔輸送層52に比べ、有機発光層54、電子輸送層56の方が膜厚が薄く、ダスト混入の悪影響が大きい。そこで、3層ともパターニングする方がダストの面では有利である。しかし、正孔輸送層52をパターニングしないことで、陰極58の段差は比較的小さくでき、陰極58への悪影響を小さくすることができる。

【0034】ここで、マスク蒸着の際の異方性の制御は次のような手法の少なくとも1つを採用することが好適である。

【0035】(i) 蒸発物の放出口の径を小さくすることで、異方性を高くすることができる。そこで、正孔輸送層52、有機発光層54、電子輸送層56を形成する際のるつぼとして、その放出開口の径が順次小さいものを採用する。

【0036】(ii) 蒸発源（るつぼ）と、マスクの間に蒸発物の飛来方向を選択するシャッタ（中間マスク）を設け、これによって所定方向に向かうもののみを選択する。シャッタの大きさを小さくすると異方性を大きくでき、シャッタの位置を蒸発源から遠くすることによって異方性を大きくできる。

【0037】(iii) 蒸発源の内圧を高くすることによって、蒸発物の速度が大きくなり、異方性を大きくすることができる。

【0038】(iv) 蒸発源の設置位置をマスクから遠くすることによって、異方性を大きくすることができる。

【0039】このような手法によって、蒸発物の異方性を制御することができ、同一のマスクを利用した際の膜蒸着面積を制御することができる。

【0040】なお、図1の例では、有機発光層54および電子輸送層56、図2の例では、正孔輸送層52、有機発光層54および電子輸送層56を1画素内に位置するように、画素電極に対応して概ね四角形とした。しかし、有機発光層54および電子輸送層56、または正孔輸送層52、有機発光層54および電子輸送層56をストライプ状に形成することもできる。この場合には、幅方向のみ上述のような順序で下層上で、上層が終端するが、長手方向では、各層が画素をまたがって延びる。

【0041】すなわち、図3には、有機発光層54および電子輸送層56について、概ね四角形に形成した場合（A）と、ストライプ状に形成した場合（B）の平面図を模式的に示してある。また、図4には、正孔輸送層52、有機発光層54および電子輸送層56について、概ね四角形に形成した場合（A）と、ストライプ状に形成した場合（B）の平面図を模式的に示してある。

【0042】

【発明の効果】以上説明したように、本発明によれば、有機発光層の上に積層する電子輸送層の大きさを有機発光層より若干小さくした。これによって、両層を形成するのに同一のマスクを使用することができ、各層蒸着の際にマスクを交換する必要がない。これによって、作業が効率的になるとともに、ダスト混入の可能性を低減できる。また、上層ほど小さくするため、下層の側面を上層の一部が薄く覆うことがなく、発光への悪影響の発生を防止することができる。

【図面の簡単な説明】

*【図1】 実施形態の画素部分の構成を示す図である。

【図2】 他の実施形態の画素部分の構成を示す図である。

【図3】 実施形態の画素部分の構成を模式的に示す平面図である。

【図4】 他の実施形態の画素部分の構成を模式的に示す平面図である。

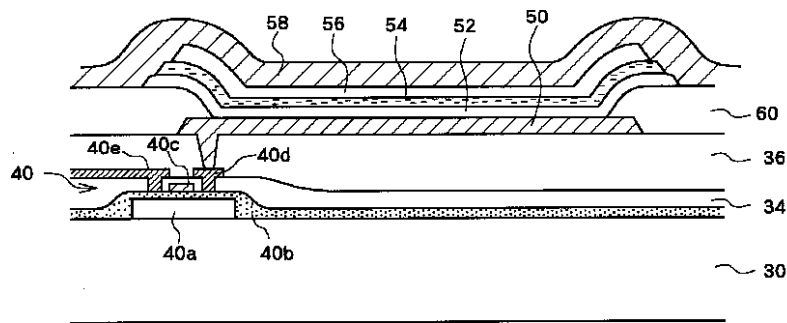
【符号の説明】

50 陽極、52 正孔輸送層、54 有機発光層、5

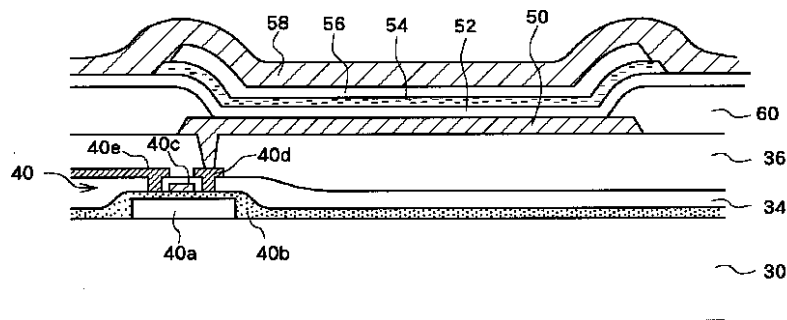
10 6 電子輸送層、58陰極、60 第2平坦化膜。

*

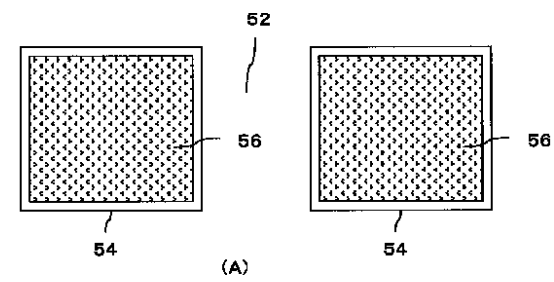
【図1】



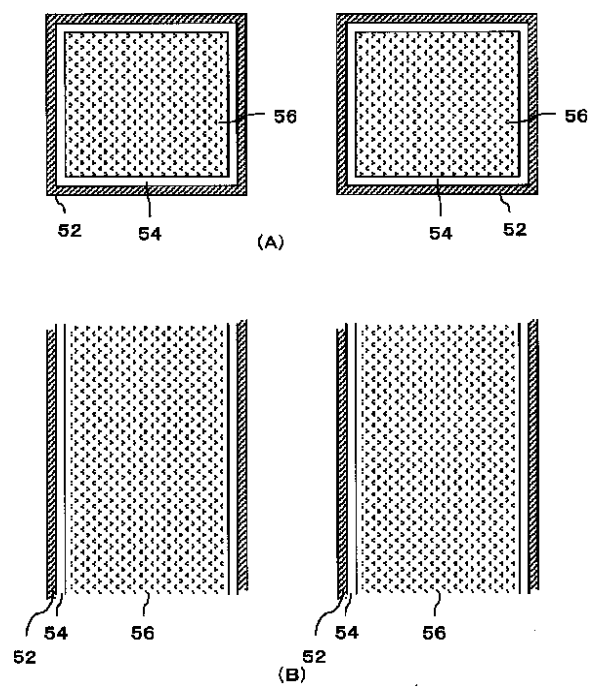
【図2】



【図3】



【図4】



フロントページの続き

(51)Int.Cl.⁷
H 0 5 B 33/22

識別記号

F I
H 0 5 B 33/22

テーマコード^{*} (参考)

A
C

专利名称(译)	有机EL面板及其制造方法		
公开(公告)号	JP2003317958A	公开(公告)日	2003-11-07
申请号	JP2002126999	申请日	2002-04-26
[标]申请(专利权)人(译)	三洋电机株式会社		
申请(专利权)人(译)	三洋电机株式会社		
[标]发明人	西川龍司		
发明人	西川 龍司		
IPC分类号	H05B33/12 C23C14/12 C23C14/24 H01L27/32 H01L51/00 H01L51/40 H01L51/50 H01L51/56 H05B33/10 H05B33/14 H05B33/22		
CPC分类号	H01L51/52 H01L27/3244 H01L51/001 H01L51/0013 H01L51/5048		
FI分类号	H05B33/12.B C23C14/12 C23C14/24.G H05B33/10 H05B33/14.A H05B33/22.A H05B33/22.C H01L27/32		
F-TERM分类号	3K007/AB11 3K007/AB18 3K007/DB03 3K007/FA01 4K029/AA09 4K029/AA25 4K029/BA62 4K029/BD00 4K029/DA12 4K029/HA01 3K107/AA01 3K107/BB01 3K107/CC21 3K107/CC45 3K107/DD71 3K107/DD74 3K107/FF15 3K107/GG00 3K107/GG04 3K107/GG33		
其他公开文献	JP4017441B2		
外部链接	Espacenet		

摘要(译)

要解决的问题：减少由面罩引起的灰尘混合。形成第二平坦化膜（绝缘膜）60以覆盖像素电极50的周围，并且使用相同的掩模形成空穴传输层52，有机发光层54和电子传输层56。按顺序形成。特别地，通过在各层的气相沉积期间逐渐增加各向异性，各向异性随着上层的变小而变小，并且上层的一部分不到达下层的侧面。

