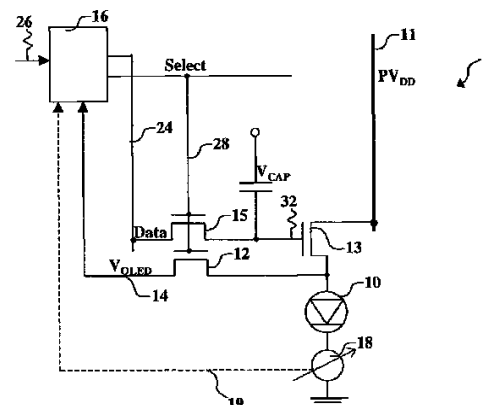




【特許請求の範囲】

【請求項 1】

ＯＬＥＤデバイスの経年劣化および駆動トランジスタの閾値電圧の変化を調整する補償駆動回路であって、

a. 前記ＯＬＥＤデバイスからの所望の輝度レベルを表すアナログデータを運ぶデータ線および選択線；

b. 電源および前記ＯＬＥＤデバイスに接続した前記駆動トランジスタであって、前記選択線が稼働し、前記データ線からの電圧が前記トランジスタのゲート電極に適用されると、前記適用された電圧に比例する電流が前記ＯＬＥＤデバイスのドレインおよびソース電極を流れる、前記駆動トランジスタ；

c. 前記駆動回路に関連する第一および第二パラメータを測定する手段であって、第一パラメータは前記ＯＬＥＤデバイスを通る前記電圧の関数であり、第二パラメータは前記ＯＬＥＤデバイスを通る前記電流の関数である、手段；および

d. 前記ＯＬＥＤデバイスの経年劣化および前記駆動トランジスタの前記閾値電圧の変化を調整するために、前記測定した第一および第二パラメータに応答して、前記データ線アナログ電圧に適用されるオフセット電圧を演算するための手段、
を含んでなる補償駆動回路。

【請求項 2】

前記測定手段が前記第一パラメータを測定するためのトランジスタおよびレジスタを含んでなる、請求項 1 に記載の駆動回路。

【請求項 3】

前記測定手段が前記第二パラメータを測定するためのレジスタを含んでなる、請求項 1 に記載の駆動回路。

【請求項 4】

前記駆動トランジスタがアモルファスシリコントランジスタである、請求項 1 に記載の駆動回路。

【請求項 5】

前記ＯＬＥＤデバイスの前記出力が温度とともに変化し、さらに温度信号を作成するための温度センサーを含み、前記応答手段が前記温度信号にも応答して前記オフセット電圧を演算する、請求項 1 に記載のＯＬＥＤデバイス。

【請求項 6】

前記応答手段がさらに前記ＯＬＥＤデバイスのそれぞれについてのオフセット電圧を有するルックアップテーブルを含む、請求項 1 に記載のＯＬＥＤデバイス。

【請求項 7】

前記応答手段が連続的に個々のＯＬＥＤデバイスを稼働させ、それぞれのＯＬＥＤデバイスと関連する前記第一および第二パラメータを測定する、請求項 1 に記載のＯＬＥＤデバイス。

【請求項 8】

前記応答手段が一以上のＯＬＥＤデバイスを複数の異なる輝度レベルで稼働させ、前記オフセット電圧を演算する、請求項 1 に記載のＯＬＥＤデバイス。

【請求項 9】

ＯＬＥＤデバイスの経年劣化および駆動トランジスタの閾値電圧の変化を調整する方法であって、

a. 前記ＯＬＥＤデバイスからの所望の輝度レベルを表すアナログデータを運ぶデータ線および選択線を提供すること；

b. 電源および前記ＯＬＥＤデバイスに接続した駆動トランジスタであって、前記選択線が稼働し、前記データ線からの電圧が前記トランジスタのゲート電極に適用されると、前記適用された電圧に比例する電流が前記ＯＬＥＤデバイスのドレインおよびソース電極を流れる、前記駆動トランジスタを提供すること；

c. 前記駆動トランジスタおよび前記ＯＬＥＤデバイスに関連する第一および第二パラ

10

20

30

40

50

メータを測定すること、ここで前記第一パラメータは前記O L E Dデバイスを通る前記電圧の関数であり、前記第二パラメータは前記O L E Dデバイスを通る前記電流の関数である；および

d. 前記O L E Dデバイスの経年劣化および前記駆動トランジスタの前記閾値電圧の変化を調整するために、前記データ線アナログ電圧に適用されるオフセット電圧を演算すること、
を含んでなる方法。

【請求項10】

前記第二パラメータを測定するための手段の一部として電流ミラーをさらに含んでなる、請求項9に記載の方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、固体O L E D平面ディスプレイに関し、より具体的には有機発光ディスプレイコンポーネントの経年劣化を補償する手段を有するようなディスプレイに関する。

【背景技術】

【0002】

固体有機発光ダイオード（O L E D）ディスプレイは優れた平面ディスプレイ技術として大変興味深い。これらのディスプレイは発光するために有機物質の薄膜を通過する電流を利用する。発光色および電流から光へのエネルギー変換効率は有機薄膜物質の組成物により決定する。異なる有機物質は異なる光の色を放つ。しかしながら、該ディスプレイが使用されるにつれて、ディスプレイの有機物質は経年劣化し、発光時に効率が悪くなる。これはディスプレイの耐用年数を縮める。異なる有機物質は異なる速度で経年劣化し、示差的な色の経年劣化、および該ディスプレイが使用されるにつれ白色点の変動するディスプレイをもたらす得る。その上、それぞれの画素は他の画素と異なる速度で経年劣化し、ディスプレイの不均一性を生じ得る。さらに、いくつかの回路素子、例えばアモルファスシリコントランジスタ、も経年劣化作用を示すことが知られている。

【0003】

該物質が経年劣化する速度は、該ディスプレイを通過する電流の量、故に該ディスプレイから放出された光の量に関連する。ポリマー発光ダイオードのこの経年劣化作用を補償する一つの技術が、S u n d a h l等の米国特許第6, 456, 016号に記載されている。この取り組みは、用いる初期段階で供給される電流の制御減少に依存し、続く第二段階でディスプレイ出力が次第に減少する。この解決法は、該ディスプレイの動作時間が制御器内のタイマーにより追跡され、次いで該制御器が電流の補償量を供給することを要する。さらに、一度ディスプレイが使用されると、該制御器はディスプレイの動作時間の誤差を回避するために該ディスプレイに依然提携しなければならない。この技術は小分子有機発光ダイオード・ディスプレイの性能をうまく表さないという不利点を有する。さらに、該ディスプレイが使用された時間は蓄積されなければならない、制御器のタイミング、計算、および保存回路を要する。また、この技術は、輝度および温度の変動レベルでの該ディスプレイ動作の差異を調整せず、異なる有機物質の示差的な経年劣化速度を調整できない。

【0004】

S h e n等の米国特許第6, 414, 661 B1号は、画素に適用される蓄積駆動電流に基づく各画素の光出力効率の衰退を計算し予測することにより、O L E Dディスプレイにおける個々の有機発光ダイオード（O L E D）の発光効率の長期変動を補償し且つ各画素の次の駆動電流に適用される補正係数を導く方法および関連システムを記載している。この技術は、それぞれの画素に適用される駆動電流の測定および蓄積を必要とし、該ディスプレイが使用される際に連続的に更新されなければならない保存メモリーを要し、複雑で広範な回路を要する。

【0005】

10

20

30

40

50

Everittによる米国特許出願第2002/0167474 A1号はOLEDディスプレイ用のパルス幅変調ドライバーを記載している。ビデオ・ディスプレイの一実施形態は、ビデオ・ディスプレイの有機発光ダイオードを駆動するために選択電圧を供給する電圧分配器を含む。該電圧分配器は、経年劣化、縦列抵抗、横列抵抗、および他のダイオードの特徴を担う補正表から電圧情報を受信し得る。本発明の一実施形態において、該補正表は正常な回路動作の前および／または最中に計算される。OLED出力光のレベルはOLED電流に対して直線性であると想定されるため、補正案は、過渡電流を安定させることが可能な十分に長い間OLEDダイオードを介して既知電流を送電した後、カラム・ドライバーに備わるアナログ・デジタル変換器(A/D)を用いて対応する電圧を測定することに基づいている。較正電流源およびA/Dは開閉基盤により任意のカラムに切り替えられ得る。この設計は、一体化され調整された電流源およびA/D変換器の使用を必要とし、回路設計の複雑性を非常に増大させる。

10

【0006】

Narita等の米国特許第6,504,565 B1号は、複数の発光要素を配置することにより形成される発光要素配置、発光要素のそれぞれから発光させるために発光要素配置を駆動させる駆動ユニット、発光要素配置のそれぞれの発光要素について発光数を記憶するためのメモリ・ユニット、並びにそれぞれの発光要素から放出される光の量が一定を保つようにメモリ・ユニットに保存された情報に基づいて駆動ユニットを制御する制御ユニットを含む発光ディスプレイを記載している。発光ディスプレイを利用する露光ディスプレイ、および該露光ディスプレイを利用する画像形成装置も開示されている。この設計は、使用を記録するために、それぞれの画素に送信される個々の信号に応答する計算ユニットの使用を必要とし、回路設計の複雑性を非常に増大させる。

20

【0007】

Numeo Kojiによる特開2002-278514号公報は、所定の電圧が電流測定回路により有機EL要素に適用され電流が測定される方法を記載しており、温度測定回路は有機EL要素の温度を予測する。該要素に適用される電圧値、電流値および予測温度、予め測定された同様な構成要素の経年劣化による変化、電流－輝度特性の経年劣化による変化、および該要素の電流－輝度特性を予測するための特性測定時の温度で比較が為される。次いで、ディスプレイ・データが表示される間に該要素に供給される電流量の累計は、電流－輝度特性の予測値、該要素に流れる電流値、およびディスプレイ・データに基づいて、本来表示されるべき輝度を得るように変化する。この設計は、画素の予測可能な相対的使用を推定し、画素群または個々の画素の実際の使用の差異に対応しない。従って、色または空間の群についての正確な補正は時間とともに不正確になりやすい。さらに、該ディスプレイ内の温度と複数の電流検出回路の統合が必要とされる。この統合は複雑であり、製造収率を低下させ、ディスプレイ内に空間を取る。

30

【0008】

Ishizuki等による米国特許出願第2003/0122813 A1号は、ディスプレイ・パネル駆動装置ならびに長期使用後でさえ変則的な輝度なく高品質の画像を提供する駆動方法を開示する。発光駆動電流の値が、個々の発光要素を独立的に連続して発光させる際に測定される。その後、測定された発光駆動電流値に基づく個々の入力画素データについて輝度が補正される。他の態様に従って、駆動電圧の電圧値は、発光駆動電流値の一つが所定の基準電流値に等しくなるような様式で調整される。さらなる態様に従って、ディスプレイ・パネルの漏洩電流に対応するオフ・セット電流が駆動電圧発生器回路から出力される電流に加えられ、得られる電流が画素部分のそれぞれに供給される一方、電流値が測定される。この設計は、単独の画素の用力によりディスプレイの相対流の変化を検出できるほど感度のよい外部電流検出回路を利用する。この測定技術は、反復性であり、故に遅い。

40

【0009】

Arnold等による米国特許第6,995,519号は、デバイスの経年劣化を補償する方法を教示する。この方法は、デバイス輝度の全体の変化はOLEDエミッタでの変

50

化によって引き起こされると仮定する。しかしながら、回路中の駆動トランジスタがアモルファスシリコン（a-Si）から形成される場合、トランジスタの閾値電圧も使用とともに変化するので、この仮定は妥当ではない。Arnoldの方法は、回路中でのOLED効率が喪失しそこでトランジスタが経年劣化作用を示すことに対して完全な補償を提供するものではない。さらに、a-Siトランジスタ閾値電圧を緩和するために逆バイアスのような方法が使用される場合、逆バイアス作用の適当な追跡／予測、またはOLED電圧の変化若しくはトランジスタ閾値電圧の変化の直接測定がなければ、OLED効率喪失の補償は信頼性が低くなることがある。

【0010】

従って、有機発光ダイオード・ディスプレイのためのより完成した補償法が必要である。

10

【発明の概要】

【発明が解決しようとする課題】

【0011】

本発明の目的は、したがって、トランジスタ経年劣化が存在するところでのOLEDエミッタにおける経年劣化および効率の変化について補償することである。

【課題を解決するための手段】

【0012】

この目的は、OLEDデバイスの経年劣化および駆動トランジスタの閾値電圧の変化を調整する補償駆動回路によって達成され、該駆動回路は、

20

a. 前記OLEDデバイスからの所望の輝度レベルを表すアナログデータを運ぶデータ線および選択線；

b. 電源および前記OLEDデバイスに接続した前記駆動トランジスタであって、前記選択線が稼働し、前記データ線からの電圧が前記トランジスタのゲート電極に適用されると、前記適用された電圧に比例する電流が前記OLEDデバイスのドレインおよびソース電極を流れる、前記駆動トランジスタ；

c. 前記駆動回路に関連する第一および第二パラメータを測定する手段であって、第一パラメータは前記OLEDデバイスを通る前記電圧の関数であり、第二パラメータは前記OLEDデバイスを通る前記電流の関数である、手段；および

d. 前記OLEDデバイスの経年劣化および前記駆動トランジスタの前記閾値電圧の変化を調整するために、前記測定した第一および第二パラメータに応答して、前記データ線アナログ電圧に適用されるオフセット電圧を演算するための手段、を含む。

30

【発明の効果】

【0013】

本発明の利点は、回路の経年劣化も生じるOLEDディスプレイ中の有機物質の経年劣化を補償するOLEDディスプレイにあり、発光素子の使用または操作時間の連続的な測定を蓄積するための広範囲のまたは複雑な回路も必要としない。本発明のさらなる利点は、それが単純な電圧と電流測定回路を使用することである。本発明のさらなる利点は、それが、駆動しているトランジスタの特性の変化と混同することなく、OLED変化に基づく補償を行うことである。本発明のさらなる利点は、駆動しているトランジスタの特性の変化を補償することが、OLED変化についての補償とともに行うことが可能であり、したがって完全な補償方法が提供されることである。

40

【図面の簡単な説明】

【0014】

【図1A】本発明による、OLEDデバイスの経年劣化および駆動トランジスタの閾値電圧の変化を調整する補償駆動回路の一実施態様の概略図である。

【図1B】本発明による、補償駆動回路の別の実施態様の概略図である。

【図2】本発明による、OLEDディスプレイの概略図である。

【図3A】OLEDデバイスの発光効率への影響を説明する図である。

【図3B】OLEDデバイスまたは駆動トランジスタの経年劣化のデバイス電流への影響

50

を説明する図である。

【図４Ａ】本発明の使用の第一の部分を説明するフローチャートである。

【図４Ｂ】本発明の使用の第二の部分を説明するフローチャートである。

【図５】本発明を有効に伴った先行技術のＯＬＥＤの構造を示す断面図である。

【図６】ＯＬＥＤ効率とＯＬＥＤ電圧の変化との関係を示すグラフである。

【発明を実施するための形態】

【００１５】

図１Ａを参照すると、本発明による、ＯＬＥＤデバイスの経年劣化および駆動トランジスタの閾値電圧の変化を調整する補償駆動回路８の一実施態様の概略図が示される。駆動回路８は、ＯＬＥＤデバイス１０、駆動トランジスタ１３、ＯＬＥＤデバイス１０からの所望の輝度レベルを表すアナログデータ（例えば電圧）を運ぶデータ線２４、スイッチングトランジスタ１５、および選択線２８を含む。ＯＬＥＤディスプレイは駆動回路８のアレイを含むことができる。駆動トランジスタ１３は、電源１１（ＰＶＤＤ）およびＯＬＥＤデバイス１０に接続されている。駆動トランジスタ１３は、時間および／または使用に伴って特性が変化するアモルファスシリコントランジスタまたは他のトランジスタである。選択線２８が稼働すると、スイッチングトランジスタ１５が稼働し、そしてデータ線２４からの電圧が駆動トランジスタ１３のゲート電極３２に適用され、その結果、適用されたデータ線電圧に比例する電流がＯＬＥＤデバイス１０を通る駆動トランジスタ１３のドレインおよびソース電極を流れる。それぞれのＯＬＥＤデバイス１０についての電圧感知回路は、スイッチングトランジスタ１２を含み、ここで第一パラメータ、例えば駆動回路と関連する第一パラメータ信号１４を測定するために、前記ゲート電極も選択線２８に接続される。この第一パラメータは、たとえばＯＬＥＤデバイス１０を通る電圧の関数である電圧出力であってもよく、これはここでは V_{OLED} と称される。同様に、ＯＬＥＤデバイス１０とアース間に接続された電流測定デバイス１８（例えば負荷レジスタ、電流ミラー、または当該技術分野で既知の他のそのようなデバイス）が、ＯＬＥＤデバイス１０を流れる電流の関数である第二パラメータの測定を可能にし、これは第二パラメータ信号１９を生み出す。制御器１６は、駆動回路を通じてＯＬＥＤデバイス１０を制御する。制御器１６は、入力信号２６および測定された第一と第二パラメータに応答して、ＯＬＥＤデバイス１０の経年劣化による変化を調整するために、データ線２４のアナログ電圧に適用されるオフセット電圧を演算し、および駆動トランジスタ１３の閾値電圧の変化を調整することもできる。制御器１６のいくつかの有用で非限定的な例は、マイクロプロセッサ、フィールドプログラマブルゲートアレイ（ＦＰＧＡ）、およびアプリケーション特有の集積回路（ＡＳＩＣ）を含む。図１Ｂは、本発明による補償駆動回路の別の実施態様の一部の概略図である。この実施態様では、電流測定デバイス１８は、アースではなく電源１１に接続されている。図１ＡおよびＡＢで示される実施態様では、別々の第一および第二パラメータ信号１４および１９が、測定されるべき駆動回路８のそれぞれかまたは一群の駆動回路について提供されることが可能である。

【００１６】

図２を参照すると、本発明によるＯＬＥＤディスプレイの概略図が示される。ディスプレイは、基板２０で形成され、制御器１６により生じ且つデータ線に置かれる補正制御信号２５に応答するＯＬＥＤデバイス１０のアレイ２２を含む。制御器１６は、入力信号２６および第一および第二パラメータ信号１４および１９それぞれに応答する。説明の便宜上、これらのパラメータ信号は単一の線として示される。ＯＬＥＤデバイス１０を駆動するための基板２０上の制御デバイス、例えば薄膜トランジスタおよびキャパシタが提供されてもよく、適切な制御器１６がそうであるように、当分野で周知である。

【００１７】

本発明の一実施態様では、制御器１６が、アレイ２２にあるＯＬＥＤデバイス１０の全部または一部を選択的に稼働させることができ、そして選択的に稼働させたＯＬＥＤデバイス１０についてのオフセット電圧を演算するために第一および第二パラメータ信号に応答することができる。制御器１６は、入力信号２６に補正信号を適用して、補正された制

御信号 25 を生じさせ、これが駆動トランジスタ 13 の閾値電圧、O L E D デバイス 10 の抵抗、および O L E D デバイス 10 の効率の変化を補償する。この補償はさらに以下で詳述される。

【0018】

一実施形態において、本発明は画素の配置を含むカラー画像ディスプレイに適用されてもよく、個々の画素はカラー画像を表示するために制御器 16 によりそれぞれ制御される複数の異なる O L E D デバイス 10（例えば、赤、緑および青）を含む。有色 O L E D デバイス 10 は異なる色の光放出する異なる有機発光物質により形成され得る。または、該 10 は異なる色を生じるために各要素上にカラー・フィルタをもつ同一の有機発光物質（例えば、白色）により全て形成され得る。他の実施形態において、O L E D デバイス 10 は、ディスプレイ内の個々の図形要素であり、規則的配置で体系化されないかもしれない（図示せず）。どちらの実施形態においても、発光要素は、受動的マトリクスまたはアクティブ・マトリクスのいずれかの制御を有し、底面発光型または上面発光型のいずれの基本設計概念をも有し得る。

【0019】

図 3 A を参照すると、電流が O L E D デバイスを流れるにつれて、O L E D デバイスの経年劣化が輝度効率に影響を与えることを説明する図が示される。三つの曲線は、時間の経過に伴う輝度の出力または累積電流により表されるように、異なる有色光（例えば、赤、緑および青の発光体をそれぞれ表す R、G、B）を放出する異なる発光体の通常のパフォーマンスを表す。異なる有色発光体間の輝度の減衰は異なり得る。その差位は、異なる有色発光体で用いられる物質の異なる経年劣化特性により得る又は異なる有色発光体の異なる使用により得る。従って、従来の使用において、経年劣化の補正がないと、ディスプレイは輝きが少なくなり、ディスプレイの色、特に白色点は移行することがある。

【0020】

図 3 B を参照すると、O L E D デバイスまたは駆動トランジスタの経年劣化がデバイス電流に影響を与えることを説明する図が示される。O L E D デバイス抵抗変化の記述において、図 3 B の水平軸は、図 1 B に示されるような駆動トランジスタ 13 のゲート電圧を表す。この回路が経年劣化するにつれて、所望の電流を得るにはより大きな電圧が必要となる。すなわち、曲線は ΔV の分だけ移動する。 ΔV は、示されるとおり、閾値電圧の変化 (dV_{th} , 40) および O L E D 電圧 (dV_{OLED} , 42) の変化の合計である。この変化は、性能低下をもたらす。所望の電流を得るにはより大きなゲート電圧が必要となる。O L E D 電流、O L E D 電圧、および閾値電圧の飽和時の関係は以下となる。

【数 1】

$$I_{oled} = \frac{W\mu C_0}{2L} (V_{gs} - V_t)^2 = \frac{K}{2} (V_g - V_{oled} - V_t)^2 \quad (式 1)$$

ここで、W は T F T チャネル幅、L は T F T チャネル長さ、 μ は T F T モビリティ、 C_0 は単位面積あたりの酸化物キャパシタンス、 V_g はゲート電圧、 V_{gs} は駆動トランジスタのゲートおよびソース間の電圧差である。単純にするために、 μ の V_{gs} への依存関係は無視する。 V_{OLED} および I_{OLED} の両方を測定する必要がある。電流だけが測定された場合、電流の変化が V_{OLED} の変化、 V_{th} の変化、またはその二つのなんらかの組み合わせによるものであったのかが究明できない。 V_{OLED} のみが測定された場合、駆動トランジスタの経年劣化による電流変化および O L E D デバイスの経年劣化による相対的な変化を究明できない。

【0021】

このように、3 つの因子が、O L E D デバイスの輝度およびアモルファスシリコン駆動

回路の経年劣化または使用にともなう変化に影響を与える：

1) 駆動トランジスタの閾値電圧の増加 (dV_{th})、これは駆動回路を流れる電流を減少させる (図 3 B 参照)；

2) O L E D デバイスの抵抗の増加、これは O L E D デバイスを通る電圧の増加 (dV_{OLED}) または O L E D デバイスを流れる電流の減少を引き起こす (これも図 3 B 参照)；および

3) O L E D デバイスの効率の低下、これは所定の電流で発光する光を減少させる (図 3 A 参照)。

O L E D 電圧および O L E D 電流を測定することによって、(図 3 B および式 1 に示すように) O L E D 曲線の移動を究明することができ、したがって経年劣化した O L E D デバイスについての O L E D デバイス抵抗 (dV_{OLED} を演算して求められる) による図 3 B での移動を究明することができる。O L E D デバイスの輝度効率の減少と dV_{OLED} の間に関係が見いだされている。すなわち、所定の電流に対する O L E D 輝度が、 V_{OLED} の変化の関数である場合、以下となる。

【数 2】

$$\frac{L_{OLED}}{I_{OLED}} = f(dV_{OLED}) \quad (式 2)$$

【0022】

一つのデバイスに関する輝度効率と dV_{OLED} の関係の例が、図 6 のグラフに示される。輝度の減少と、 ΔV に対する所定の電流との関係とを測定することによって、O L E D デバイス 10 に通常の輝度を出力させるために必要な補正信号 25 の変化を測定することができる。この測定は、或るモデルシステムに基づいて行い、その後にルックアップテーブルに保存するか、またはアルゴリズムとして使用されることが可能である。制御器 16 は、ルックアップテーブルまたはアルゴリズムを含むことができ、それは制御器 16 が O L E D デバイスについてのオフセット電圧を演算することを可能にする。O L E D デバイス 10 の経年劣化による効率低下を補償するために電流を増加させるだけでなく、駆動トランジスタ 13 の閾値電圧の変化および O L E D デバイス 10 の経年劣化による O L E D 電流の変化を補正するために、オフセット電圧が演算されて、完全な補償方法が提供される。これらの変化は制御器 16 によって適用されて、光出力を所望の標準輝度値へ補正することができる。O L E D デバイスへ適用する信号を制御することによって、一定の輝度出力と所定の輝度での長寿命を有する O L E D デバイスが得られる。

【0023】

ここで図 4 を参照すると、本発明により駆動トランジスタの閾値電圧の変化および O L E D デバイスの経年劣化を調整する、操作方法の第一部の実施態様が示される。この方法について、上述したような、例えばデータ線、選択線、駆動トランジスタ、電源、および O L E D デバイスを有する補償駆動回路がまず提示される。ディスプレイが使用される前に、所定の入力信号が一以上の O L E D デバイス 10 に適用され(ステップ 50)、そして O L E D デバイス 10 の輝度とともに、第一および第二パラメータ (例えば O L E D 電圧および電流)が測定される(ステップ 52)。この測定値は制御器 16 または別の便利な場所に保存される(ステップ 54)。このプロセスは繰り返され(ステップ 56)、そこでは制御器 16 が各 O L E D デバイス 10 を所望の輝度レベルの範囲に対して複数の異なる輝度レベルで稼働させる。所定の電流での O L E D 電圧の変化に輝度の変化に関連づけるように、O L E D デバイスが使用された後の様々な時期に、この一連のステップが繰り返される(ステップ 57)。一度、デバイス寿命の間に各 O L E D デバイス 10 についてこのデータが保存されると、 dV_{OLED} が式 1 を使って決定でき、O L E D 効率の変化に

dV_{OLED}を関連づける式2を使ってルックアップテーブルまたはアルゴリズムが作成される(ステップ 58)。このことは、次に、例えば一連の輝度測定値が実用的でない市販ユニットのような、同様の性質のOLEDディスプレイの補正に使用できる。この補正は、ルックアップテーブルを使用し、当該技術分野で周知の技術を使用して適用することができる。

【0024】

ここで、図4Bを参照すると、本発明の操作方法の第二の部分の一実施態様が示され、そこではOLEDディスプレイについて決定された補正が使用される。使用時に、入力信号が制御器16に適用され(ステップ 60)、これが続いて個々のOLEDデバイスを稼働させ、そして第一および第二パラメータ(例えばOLED電圧および電流)が測定される(ステップ 62)。OLED特性曲線の移動が提供されることにより、OLED電圧および電流が、OLEDデバイスの経年劣化の測定を提供する。制御器16は、dV_{OLED}を決定し、そしてOLED効率についての補正をルックアップし(ステップ 64)、そしてオフセット電圧を演算し、補正された信号を生成するように各OLEDデバイスについて入力信号を補正し(ステップ 66)、これにより電流の喪失(閾値電圧の変化およびOLEDデバイスの経年劣化による)およびOLED効率の喪失が補正される。この補正された信号がディスプレイに適用される(ステップ 68)。このように、この方法は完全な補償方法を提供する。この方法は、生じ得る経年劣化を補償するために、周期的に、例えばあらかじめ決められた期間の後で、または電源オン-オフルーチンの間に実施することができる。続いて、それぞれの新しい入力信号が適用されるときに、制御器が新しい補正された信号を作成し、そしてその補正された信号をディスプレイに適用する。本発明を使用することによって、ディスプレイの連続的な監視が不要となる。

【0025】

時間の経過と共にOLEDおよび駆動トランジスタ物質は経年劣化し、OLEDデバイスの抵抗は増大し、閾値電圧は増大するであろう。ある時点で、制御器16はもはや十分な補正信号を提供できず、発光体はもはや輝度または表色を満たせないであろう。しかしながら、発光体は、性能が低落しながら、機能し続けるため、正常な劣化を供するであろう。さらに、発光体がもはや規格を満たせない時点は、大きな補正が計算される際に、ディスプレイのユーザーに信号が送られ、ディスプレイの性能に有用なフィードバックが提供され得る。制御器は、任意の異なる色ずれを減少させながら、ディスプレイの輝度を徐々に低下させることができる。または、制御器は、使用とともに該輝度を徐々に低落させながら、画素間変動を減少させ得る。これらの技術を組み合わせて、色ずれ差を最小にし、輝度を時間の経過とともに徐々に低落させながら、ディスプレイを徐々に劣化させ得る。経年劣化に伴う輝度喪失の速度は予測使用量に基づいて選択され得る。

【0026】

OLED発光体には駆動回路が組み合わされる。本発明は、(図1Aに示されるような)電圧制御または電流制御(図示せず)を含む広範囲の発光体回路に適用され得る。電流制御技術は、より均一な発光体の性能を提供するが、実行または補正するにはより複雑である。

【0027】

本発明は単純に構築され、(従来のディスプレイ制御器に加えて)電圧測定回路、電流測定回路、個々のOLEDまたはOLEDの縦列への追加線、信号補正を実施するために該モデルについての変換構造物(例えば、ルックアップテーブルまたは増幅器)、および所与の入力信号について補正を決定するための計算回路のみを必要とし得る。電流の蓄積または時間の情報は必要ない。OLEDデバイスは補正を実施するために定期的に使用から排除されなければならないが、補正間の周期は非常に大きく、例えば数日または数十時間の使用であり得、且つその補正はエンドユーザーには分からないような時間、例えば電源オフの間に行うこともできる。特定のやり方次第で、その補正計算プロセスは僅か数ミリ秒しかかけないようにして、あらゆるユーザーへの影響を限定することができる。あるいは、その補正計算プロセスを制御器に供給されるユーザーの信号に応答して実行するこ

ともできる。

【0028】

本発明は有色発光体ディスプレイの色の変化を補正するために用いられ得る。図3Aに関して言及されたように、電流が画素の種々の発光要素を通過する際に、個々の発光体の物質は異なって経年劣化することがある。所与の色の発光要素全てを含む群を創出し、該群のディスプレイにより用いられる平均電圧を測定することにより、所与色の発光要素についての補正が計算され得る。別個のモデルがそれぞれの色について適用され得るため、ディスプレイに一貫した色を保持する。この技術は、異なる色の放出体、または有色発光要素を供するために配置された有色フィルター配置とともに単独の白色放出体に依存する両ディスプレイについて機能するであろう。後者の場合、各色の効率損失を表す補正曲線は同一またはほぼそのようなものである。しかしながら、色の使用は同じでないかもしれないので、一定の輝度を保持しディスプレイの白色点を表示するためには、各色の個別補正が依然として有用であり得る。

10

【0029】

本発明は、補正画像信号、測定電圧、および物質の経年劣化の複雑な関係を含むことにも及び得る。複数の入力信号は種々のディスプレイ輝度出力に対応して使用され得る。例えば、異なる入力信号は個々のディスプレイ出力輝度のレベルに対応し得る。補正信号を定期的に計算する場合、個別補正は、異なる所与の入力信号を用いることにより、個々のディスプレイ出力輝度レベルについて得られ得る。次いで、個別補正信号は、必要な個々のディスプレイ出力輝度レベルについて用いられる。従来どおり、これは、個々の発光体集団、例えば異なる発光体色群について為され得る。従って、補正信号は、個々の物質が経年劣化するにつれ、各色の個々のディスプレイ出力輝度レベルについて補正し得る。

20

【0030】

個々の発光体および入力信号は、ディスプレイの補正信号を計算するために用いられ、空間的に特異的な補正を提供し得る。このようにして、発光体の一部がより急速に経年劣化する場合、例えば、より頻繁に用いられる場合（グラフィック・ユーザー・インターフェースのアイコンのように）、他の発光体と異なって補正され得るように、補正信号は特異的な発光体に適用され得る。従って、本発明は、特異的な発光体または空間的に識別される発光体の群および／または有色発光体の群の経年劣化について補正し得る。補正モデルが個々の発光体または発光体の群の経年劣化について実験的に導かれること、ならびに定期的な補正信号計算が補正されるべき発光体を駆動することにより実施されることが必要なだけである。

30

【0031】

OLEDディスプレイは、長時間にわたって使用される場合、有意な量の熱を放散し、非常に熱くなる。Arnoldらによって記載されるとおり、温度とディスプレイが使用する電流との間に強い関係がある。従って、OLEDディスプレイの出力は温度とともに変化することが可能である。ディスプレイがしばらくの間使用された場合、ディスプレイの温度は補正信号を計算する際に考慮に入れる必要があるかもしれない。ディスプレイが使用されていないことを想定する場合、またはディスプレイが冷却される場合、ディスプレイは、所定の大気温度、例えば室温にあることが想定され得る。補正信号モデルがその温度で測定された場合、温度関係は無視され得る。ディスプレイが起動時に較正され、補正信号モデルは大気温度で測定された場合、これは、大半の場合、妥当な仮定である。例えば、比較的頻度の高い短い使用プロファイルの可動性ディスプレイは温度補正を必要としないかもしれない。ディスプレイがより長期間連続的に作動するディスプレイの利用、例えば、モニター、テレビ、またはランプは、温度調整を要しないかもしれない、またはディスプレイの温度問題を回避するために作動時に補正され得る。

40

【0032】

ディスプレイが終了時に較正される場合、ディスプレイは大気温度より著しく熱い場合があり、オフセット電圧の演算に温度影響を含めることが好ましい。これは、温度センサーによって、例えば、基板またはディスプレイのカバーに設置された熱電対23（図2を

50

参照)、またはディスプレイの電子機器に統合されるサーミスタなどの温度感知要素を用いて、ディスプレイの温度を測定することにより為され得る。この温度センサーは温度信号を作成し、制御器 16 はこの温度信号に応答することができる。常に使用されるディスプレイについては、該ディスプレイは大気温度を著しく上回って機能する可能性が高い。ディスプレイの作動温度は、ディスプレイの較正で考慮に入れられ得る、ならびに画素の見込み経年劣化速度を測定するためにも使用され得る。画素の経年劣化速度の推定はディスプレイ装置の適切な補正因子を選択するために用いられ得る。

【0033】

不正確な電流の読み込み又は不適切に補償されたディスプレイ温度に起因する複雑化の可能性をさらに減らすために、入力信号に適用される補正信号への変更は制御により制限され得る。あらゆる補正変更は、例えば 5 % の変更まで、規模で制限され得る。経年劣化の過程は逆戻りしないため、計算された補正信号も単調増加であるよう制限され得る。補正変更はまた時間とともに平均化され得る。例えば、表示される補正変更は可変性を減らすために一以上の前値で平均化され得る。または、実際の補正は、数回読み込みした後でのみ為され得る。例えば、ディスプレイが稼動するたびに、補正計算が実施され、計算された補正信号の数(例えば 10)は平均化されまたは加重平均法で使用され、ディスプレイに適用される実際の補正信号を生じる。

【0034】

補正画像信号は OLED ディスプレイに応じて種々の形態を採り得る。例えば、アナログ電圧のレベルが信号を指定するために用いられる場合、補正はオフセット電圧になる。これは当分野で知られているような増幅器を用いて為され得る。第二の例において、例えばアクティブマトリクス発光体要素の配置で堆積する電荷に応じて、デジタル値が用いられる場合、ルックアップテーブルはデジタル値を当分野で周知の他のデジタル値に変換するために用いられ得る。典型的な OLED ディスプレイにおいて、デジタルまたはアナログのいずれかのビデオ信号はディスプレイを駆動するために用いられる。実際の OLED は、電流が OLED を通過するために用いられる回路に応じて、電圧駆動性または電流駆動性のいずれであってもよい。また、これらの技術は当分野で周知である。

【0035】

入力画像信号を変更し、補正画像信号を形成するために用いられる補正信号は、広範囲のディスプレイ性能特性を長期間実行するために用いられ得る。例えば、補正信号を入力画像信号に供給するために用いられるモデルは平均輝度またはディスプレイの白色点を一定に保ち得る。または、補正画像信号を創出するために用いられる補正信号は、平均輝度を経年劣化による他よりも遅く劣化させ得る。

【0036】

好ましい実施形態において、本発明は、Tang 等の米国特許第 4,769,292 号、および Van Slyke 等の米国特許第 5,061,569 号に開示されるような(しかし、これらに限定されない)低分子または重合体 OLED から構成される有機発光ダイオード(OLED)を含むディスプレイで使用される。有機発光ディスプレイの多数の組み合わせおよび変形は、このようなディスプレイを製造するために用いられ得る。

【0037】

一般的なディスプレイの基本設計概念

本発明は大半の OLED ディスプレイ機器構成で使用され得る。これらは、発光要素を形成するためにアノードおよびカソードの直交配列から成るパッシブ・マトリクス・ディスプレイ、ならびに個々の発光要素が例えば薄膜トランジスタ(TFT)を用いて独立的に制御されるアクティブマトリクス・ディスプレイなど、より複雑なディスプレイに一つのアノードおよびカソードを含む非常に単純な構造を含む。

【0038】

本発明が首尾よく実行できる多数の有機層の機器構成が存在する。典型的な先行技術の構造は、図 5 に示される OLED デバイス 10 であり、基板 20、アノード 103、正孔注入層 105、正孔輸送層 107、発光層 109、電子輸送層 111、およびカソード 1

10

20

30

40

50

13から構成される。これらの層は以下詳細に記載される。基板は代替的にカソードに近接して配置され得ること、または基板は実際にアノードもしくはカソードを構成し得ることに留意せよ。アノードとカソードの間の有機層は便宜上有機EL要素と称される。有機層の合わせた全厚みは500nm未満が好ましい。

【0039】

このデバイスは上面発光型（光がカソード113を通して発光される）または下面発光型（光がカソード103および基板20を通して発光される）であってもよい。OLEDのアノードおよびカソードは導電体260を介して電圧／電流源250に接続される。OLEDはアノードがカソードより陽電位であるようにアノードとカソードの間に電位をかけることにより作動する。正孔はアノードから有機EL要素内に注入され、電子はカソードで有機EL要素内に注入される。ディスプレイ安定性の強化は、ACモードにおいて当該サイクルの一定期間電位デバイスを逆にして電流を流さないことで、時折達成され得る。AC駆動OLEDの例は米国特許第5,552,678号に記載されている。

【0040】

基板

本発明のOLEDディスプレイは通常支持基板上に提供され、カソードまたはアノードのいずれかが該基板と接触し得る。該基板と接触する電極は便宜上底電極と呼ばれる。従来、底電極はアノードであるが、本発明はその機器構成に限定されない。該基板は透明または不透明であり得る。基板が透明であるがデバイスが上面発光型である場合、反射層または吸光層が光を反射するために又は該光を吸収するために用いられることができ、これによりディスプレイのコントラストを改善する。基板は、ガラス、プラスチック、半導体物質、シリコン、セラミック、および回路基板材料を含み得るが、これらに限定されない。

【0041】

アノード

EL放出はアノード103を通じて見られる場合、アノードは目的の放出に透過性または実質的に透過性であるべきである。本発明で使用される共通の透明アノード物質は、インジウムスズ酸化物（ITO）、インジウム亜鉛酸化物（IZO）および酸化スズであるが、アルミニウムまたはインジウムをドーブした酸化亜鉛、マグネシウムインジウム酸化物、およびニッケルタンタム酸化物を含むが、これらに限定されない他の酸化金属が機能し得る。これらの酸化物に加えて、窒化ガリウムなどの窒化金属、セレン化亜鉛などのセレン化金属、硫化亜鉛などの硫化金属がアノードとして使用できる。EL放出がカソード電極を通じてのみ見られる適用では、アノードの透明特性は重要でなく、透明、不透明または反射性の任意の導電材料が使用できる。本出願の例の導体は、金、イリジウム、モリブデン、パラジウム、および白金を含むが、これらに限定されない。通常のアノード物質は、透過性または4.1 eV以上の仕事関数を有する。望ましいアノード物質は、通常、蒸発、スパッタリング、化学蒸着、または電気化学などの任意の適切な手段により蒸着される。アノードは周知の写真平版工程を用いてパターン化され得る。随意で、アノードは、ショートを最小にするように又は反射性を増強するように表面粗度を低減するために、他層の適用前に研磨され得る。

【0042】

正孔注入層（HIL）

必ずしも必要ではないが、アノード103と正孔輸送層107との間に正孔注入層105を提供することはしばしば有用である。正孔注入物質は、後の有機層の膜形成性質を改善し正孔輸送層への正孔の注入を促進するのに役立ち得る。正孔注入層での使用に適した物質は、米国特許第4,720,432号に記載されるポルフィリン化合物、米国特許第6,208,075号に記載される過フッ化炭化水素重合体、および幾つかの芳香族アミン、例えばm-MTDATA（4,4',4''-トリス〔（3-メチルフェニル）フェニルアミノ〕トリフェニルアミン）を含むが、これらに限定されない。有機ELディスプレイに有用であると報告されている代替の正孔注入物質は欧州特許第0891121

A 1 号および欧州特許第 1 0 2 9 9 0 9 A 1 号に記載されている。

【0043】

正孔輸送層 (H T L)

正孔輸送層 1 0 7 は芳香族第三級アミンなどの少なくとも一つの正孔輸送化合物を含み、後者は炭素原子にのみ結合する少なくとも一つの三価窒素原子を含み、且つ該炭素原子の少なくとも一つは芳香族環の一員である化合物と理解されている。一つの形態において、芳香族第三級アミンは、モノアリールアミン、ジアリールアミン、トリアリールアミン、または重合体アリールアミンなどのアリールアミンであり得る。典型的な単量体トリアリールアミンは米国特許第 3, 1 8 0, 7 3 0 号で K l u p f e l 等により説明されている。一つ以上のビニル基で置換された及び／または少なくとも一つの活性水素含有基を含む、他の適切なトリアリールアミンは米国特許第 3, 5 6 7, 4 5 0 号および第 3, 6 5 8, 5 2 0 号で B r a n t l e y 等により開示される。

10

【0044】

芳香族第三級アミンのより好ましい部類は、米国特許第 4, 7 2 0, 4 3 2 号および第 5, 0 6 1, 5 6 9 号に記載されている少なくとも二つの芳香族第三級アミン部分を含むものである。正孔輸送層は単一又は混合の芳香族第三級アミン化合物で形成され得る。役立つ芳香族第三級アミンの実例は下記の通りである。

1, 1-ビス (4-ジ-*p*-トリルアミノフェニル) シクロヘキサン
 1, 1-ビス (4-ジ-*p*-トリルアミノフェニル) -4-フェニルシクロヘキサン
 4, 4'-ビス (ジフェニルアミノ) 4 (q u a d r i) フェニル
 ビス (4-ジメチルアミノ-2-メチルフェニル) -フェニルメタン
 N, N, N-トリ (*p*-トリル) アミン
 4- (ジ-*p*-トリルアミノ) -4'- [4 (ジ-*p*-トリルアミノ) -スチリル] スチルベン
 N, N, N', N'-テトラ-*p*-トリル-4, 4'-ジアミノビフェニル
 N, N, N', N'-テトラフェニル-4, 4'-ジアミノビフェニル
 N, N, N', N'-テトラ-1-ナフチル-4, 4'-ジアミノビフェニル
 N, N, N', N'-テトラ-2-ナフチル-4, 4'-ジアミノビフェニル
 N-フェニルカルバゾール
 4, 4'-ビス [N- (1-ナフチル) -N-フェニルアミノ] ビフェニル
 4, 4'-ビス [N- (1-ナフチル) -N- (2-ナフチル) アミノ] ビフェニル
 4, 4'-'-ビス [N- (1-ナフチル) -N-フェニルアミノ] *p*-テルフェニル
 4, 4'-ビス [N- (2-ナフチル) -N-フェニルアミノ] ビフェニル
 4, 4'-ビス [N- (3-アセナフテニル) -N-フェニルアミノ] ビフェニル
 1, 5-ビス [N- (1-ナフチル) -N-フェニルアミノ] ナフタレン
 4, 4'-ビス [N- (9-アントリル) -N-フェニルアミノ] ビフェニル
 4, 4'-'-ビス [N- (1-アントリル) -N-フェニルアミノ] -*p*-テルフェニル
 4, 4'-ビス [N- (2-フェナントリル) -N-フェニルアミノ] ビフェニル
 4, 4'-ビス [N- (8-フルオランテニル) -N-フェニルアミノ] ビフェニル
 4, 4'-ビス [N- (2-ピレニル) -N-フェニルアミノ] ビフェニル
 4, 4'-ビス [N- (2-ナフタセニル) -N-フェニルアミノ] ビフェニル
 4, 4'-ビス [N- (2-ペリレニル) -N-フェニルアミノ] ビフェニル
 4, 4'-ビス [N- (1-コロネニル) -N-フェニルアミノ] ビフェニル
 2, 6-ビス (ジ-*p*-トリルアミノ) ナフタレン
 2, 6-ビス [ジ- (1-ナフチル) アミノ] ナフタレン
 2, 6-ビス [N- (1-ナフチル) -N- (2-ナフチル) アミノ] ナフタレン
 N, N, N', N'-テトラ (2-ナフチル) -4, 4'-'-ジアミノ-*p*-テルフェニル
 4, 4'-ビス {N-フェニル-N- [4- (1-ナフチル) -フェニル] アミノ} ビフェニル

20

30

40

50

4, 4'-ビス [N-フェニル-N-(2-ピレニル)アミノ] ビフェニル
 2, 6-ビス [N, N-ジ(2-ナフチル)アミノ] フルオレン
 1, 5-ビス [N-(1-ナフチル)-N-フェニルアミノ] ナフタレン
 4, 4', 4'-トリス [(3-メチルフェニル)フェニルアミノ] トリフェニルアミン

【0045】

有用な正孔輸送物質の他の部類は、欧州特許第1 009 041号に記載されている多環式芳香族化合物を含む。オリゴマー物質を含む二つより多いアミン基をもつ第三級芳香族アミンが用いられ得る。更に、ポリ(N-ビニルカルバゾール)(PVK)、ポリチオフェン、ポリピロール、ポリアニリン、およびPEDOT/PPSとも呼ばれるポリ(3, 4-エチレンジオキシチオフェン)/ポリ(4-スチレンスルホネート)等の共重合体など、重合体正孔輸送物質が用いられ得る。

【0046】

発光層(LEL)

米国特許第4, 769, 292号および第5, 935, 721号でより詳しく記載されているように、有機EL要素の発光層(LEL)109は発光物質または蛍光物質を含み、電界発光はこの領域における電子正孔対の組み合わせの結果として生じる。発光層は単独の物質を含み得るが、より一般的には、単数または複数のゲスト化合物をドーパされたホスト物質から成り、発光は、主としてドーパントによってもたらされ、任意の色であり得る。発光層のホスト物質は、以下に定義する電子輸送物質、上記に定義した正孔輸送物質、または他の物質もしくは正孔-電子の再結合を支持する物質の組み合わせであり得る。ドーパントは、通常、強い蛍光を発する色素から選択されるが、リン光を発する化合物、例えばWO98/55561、WO00/18851、WO00/57676、およびWO00/70655に記載される遷移金属錯体も有用である。ドーパントは通常ホスト物質に0.01から10重量%として被覆される。ポリフルオレンおよびポリビニルアアリーレン(例えば、ポリ(p-フェニレンビニレン)、PPV)などの重合体物質はホスト物質としても使用され得る。この場合、小分子ドーパントは重合体ホストに分子拡散され得る。または該ドーパントは微量成分をホスト重合体に共重合させることにより添加され得る。

【0047】

ドーパントとして色素を選択するための重要な関係はバンドギャップ電位の比較であり、該電位は最高被占分子軌道と分子の最低非占有分子軌道のエネルギー差異として定義される。ホストからドーパント分子への効率的なエネルギー転移については、必要条件はドーパントのバンドギャップがホスト物質のそれより小さいことである。リン光放出体では、ホストの三重項エネルギー・レベルがホストからドーパントへエネルギー転移できる十分な高さであることも重要である。

【0048】

使用が知られているホストおよび放出分子は、米国特許第4, 768, 292号;第5, 141, 671号;第5, 150, 006号;第5, 151, 629号;第5, 405, 709号;第5, 484, 922号;第5, 593, 788号;第5, 645, 948号;第5, 683, 823号;第5, 755, 999号;第5, 928, 802号;第5, 935, 720号;第5, 935, 721号;および第6, 020, 078号を含むが、これらに限定されない。

【0049】

8-ヒドロキシキノリン(オキシシ)の金属錯体および類似誘導体は電界発光を支持できる有用なホスト化合物の一つの部類を構成する。有用なキレート・オキシノイド化合物の実例は下記の通りである。

CO-1: アルミニウム・トリソオキシシ [別名、トリス(8-キノリノラト)アルミニウム(III)]

CO-2: マグネシウム・ビスオキシシ(bisoxine) [別名、ビス(8-キノリ

ノラト) マグネシウム (I I)]

CO-3: ビス [ベンゾ { f } - 8 - キノリノラト] 亜鉛 (I I)

CO-4: ビス (2 - メチル - 8 - キノリノラト) アルミニウム (I I I) - μ - オキシ
- ビス (2 - メチル - 8 - キノリノラト) アルミニウム (I I I)

CO-5: インジウム・トリスオキシシ [別名、トリス (8 - キノリノラト) インジウム
]

CO-6: アルミニウム・トリス (5 - メチルオキシシ) [別名、トリス (5 - メチル -
8 - キノリノラト) アルミニウム (I I I)]

CO-7: リチウム・オキシシ [別名、 (8 - キノリノラト) リチウム (I)]

CO-8: ガリウム・オキシシ [別名、トリス (8 - キノリノラト) ガリウム (I I I)
]

CO-9: ジルコニウム・オキシシ [別名、テトラ (8 - キノリノラト) ジルコニウム (I V)]

【0050】

有用なホスト物質の他の部類は、アントラセンの誘導体、9, 10-ジ- (2 - ナフチル) アントラセンなど、米国特許第 5, 935, 721 号に記載されているそれらの誘導体、米国特許第 5, 121, 029 号に記載されているジスチルアリーレン誘導体、およびベンザゾール誘導体、例えば 2, 2', 2'' - (1, 3, 5 - フェニレン) トリス [1 - フェニル - 1 H - ベンズイミダゾール] を含むが、これらに限定されない。カルバゾール誘導体はリン光放出体の特に有用なホストである。

【0051】

有用な蛍光ドーパントは、アントラセン、テトラセン、キサントゲン、ペリレン、ルブレ
ン、クマリン、ローダミン、およびキナクリドンの誘導体、ジシアノメチレンピラン化合物、チオピラン化合物、ポリメチン化合物、ピリリウムおよびチアピリリウム化合物、フルオレン誘導体、ペリフランテン誘導体、インデノペリレン誘導体、ビス (アジニル) アミン・ホウ素化合物、ビス (アジニル) メタン化合物、およびカルボスチルル化合物を含むが、これらに限定されない。

【0052】

電子輸送層 (E T L)

本発明の有機 E L 要素の電子輸送層 111 を形成する際に用いる好ましい薄膜形成物質は、オキシシ自体 (一般に 8 - キノリノールまたは 8 - ヒドロキシキノリンとも呼ばれる) のキレートを含む金属キレート・オキシノイド化合物である。電子の注入および輸送に役立つ該化合物は、高レベルの性能を示し、薄膜の形態で容易に製造される。実例のオキシノイド化合物は上に列挙した。

【0053】

他の電子輸送物質は、米国特許第 4, 356, 429 号に開示される種々のブタジエン誘導体および米国特許第 4, 539, 507 号に記載される種々の複素環蛍光増白剤を含む。ベンザゾールおよびトリアジンも有用な電子輸送物質である。

【0054】

カソード

発光がアノードを通してのみ見られる場合、本発明で用いられるカソード 113 はほぼ任意の導電材料から構成され得る。所望の材料は、優れた膜形成性質を有し、基底の有機層と良好な接触を保証し、低電圧で電子注入を促進し、ならびに良好な安定性を有する。有用なカソード物質はしばしば低仕事関数の金属 (< 4. 0 e V) または合金を含む。一つの好ましいカソード物質は Mg : Ag 合金から構成され、銀の割合は、米国特許第 4, 885, 221 号に記載されるように、1 から 20 % の範囲である。カソード物質の他の適切な部類は、より厚い導電金属層でキャップされた有機層 (例えば、E T L) と接触する薄い電子注入層 (E I L) を含む二層を含む。ここで、E I L は低仕事関数の金属または金属塩を含むことが好ましく、その場合、より厚いキャップ層は低仕事関数を有する必要はない。このような一つのカソードは、Li F の薄層、続いて米国特許第 5, 677

10

20

30

40

50

、 572号に記載されるALの厚層から構成される。他の有用なカソード物質一式は、米国特許第5,059,861号、第5,059,862号、および第6,140,763号を含むが、これらに限定されない。

【0055】

発光がカソードを通して見られる場合、カソードは透明またはほぼ透明でなければならない。このような適用では、金属は薄くなければならないか、または、透明な導電酸化物もしくはこれらの物質の組み合わせを使用しなければならない。光学的に透明なカソードは、米国特許第4,885,211号、米国特許第5,247,190号、米国特許第5,703,436号、米国特許第5,608,287号、米国特許第5,837,391号、米国特許第5,677,572号、米国特許第5,776,622号、米国特許第5,776,623号、米国特許第5,714,838号、米国特許第5,969,474号、米国特許第5,739,545号、米国特許第5,981,306号、米国特許第6,137,223号、米国特許第6,140,763号、米国特許第6,172,459号、欧州特許第1,076,368号、米国特許第6,278,236号、および米国特許第6,284,393号に、より詳細に記載されている。カソード物質は、通常、蒸発、スパッタリング、または化学蒸着により蒸着される。必要な場合、スルー・マスク蒸着、インテグラル・シャドー・マスクング、例えば米国特許第5,276,380号および欧州特許第0,732,868号に記載されるように、レーザー切断、および選択的化学蒸着を含むが、これらに限定されない多数の周知方法により、パターンニングが実施され得る。

【0056】

他の一般的な有機層およびディスプレイ機器構成

幾つかの事例において、レーザーの109および111は、任意で、発光と電子輸送の両方を支持する機能を果たす単一層に崩壊され得る。光放出ドーパントがホストとして役立ち得る正孔輸送層に添加され得ることも当分野で知られている。複数のドーパントは、例えば青色および黄色を放つ物質、シアン色および赤色を放つ物質、または赤色、緑色、および青色を放つ物質を組み合わせることにより、白色を発つOLEDを創出するために一つ以上の層に添加され得る。白色を放つディスプレイは、例えば、欧州特許第号1,187,235、米国特許第2,002/002,541,9号、欧州特許第1,182,244号、米国特許第5,683,823号、米国特許第5,503,910号、米国特許第5,405,709号、および米国特許第5,283,182号に記載されている。

【0057】

当分野で教示される電子または正孔を遮断する層などの追加層が本発明のディスプレイで使用され得る。正孔遮断層は、一般に、例えば米国特許出願公開第2,002/001,585,9号のように、リン光を発するディスプレイの効率を改善するために用いられる。

【0058】

本発明は、例えば米国特許第5,703,436号および米国特許第6,337,492号で教示されるように、いわゆる積層ディスプレイ機器構成で使用され得る。

【0059】

有機層の蒸着

上記の有機物質は、昇華などの気相方法により適切に蒸着されるが、随意の結合剤を用いて、流体から、例えば溶媒から蒸着され膜形成を改善し得る。該物質が重合体である場合、溶媒蒸着は有用であるが、スパッタリングまたはドナー・シートからの熱転写などの他の方法が用いられ得る。昇華により蒸着される物質は、例えば米国特許第6,237,529号に記載されるように、しばしばタンタル物質を含む昇華剤(sublimator)「ボート」から蒸発し得る。または、まずドナー・シート上に被覆された後、該基板に密接して昇華し得る。物質の混合物を含む層は個別の昇華剤ボートを利用し得る。または該物質は予め混合され、単独のボートまたはドナー・シートから被覆され得る。パターン化された蒸着は、シャドー・マスク、一体シャドー・マスク(米国特許第5,294,870号)、ドナー・シートからの空間的に定義された熱色素転写(米国特許第5,688,551号、第5,851,709号、および第6,066,357号)およびインク

ジェット法（米国特許第 6, 0 6 6, 3 5 7 号）を用いて達成され得る。

【0060】

被包

大半の O L E D ディスプレイは湿気もしくは酸素または両者に敏感であるため、一般に、酸化アルミニウム、ボーキサイト、硫酸カルシウム、粘土、シリカゲル、ゼオライト、酸化アルカリ金属、酸化アルカリ土類金属、硫酸塩、またはハロゲン化金属および過塩素酸塩などの乾燥剤とともに、窒素またはアルゴンなどの不活性大気で密封される。被包および乾燥の方法は米国特許第 6, 2 2 6, 8 9 0 号に記載される方法を含むが、これに限定されない。更に、S i O x、テフロン（登録商標）、などの障壁層および交互無機／重合体層は被包用に当分野で知られている。

10

【0061】

光学的最適化

本発明の O L E D ディスプレイは、所望ならば、その性質を強化するために様々な周知の光学的效果を利用し得る。これは高い光透過率を得るために層の厚さを変更すること、誘電性鏡構造を提供すること、反射電極を吸光電極と交換すること、ディスプレイ上にグレア防止もしくは反射防止の被覆を提供すること、ディスプレイ上に偏光媒体を提供すること、またはディスプレイ上に有色の減光フィルターもしくは色温度変換フィルターを提供することを含む。フィルター、偏光子、およびグレア防止または反射防止の被覆は具体的には該カバー上に又は該カバー下の電極保護層上に提供され得る。

20

【0062】

部品リスト

- 8 駆動回路
- 1 0 O L E D デバイス
- 1 1 電源
- 1 2 スイッチングトランジスタ
- 1 3 駆動トランジスタ
- 1 4 第一パラメータ 信号
- 1 5 スイッチングトランジスタ
- 1 6 制御器
- 1 8 電流測定デバイス
- 1 9 第二パラメータ 信号
- 2 0 基板
- 2 2 アレイ
- 2 3 熱電対
- 2 4 データ線
- 2 5 補正された制御信号
- 2 6 入力信号
- 2 8 選択線
- 3 2 ゲート電極
- 4 0 $d V_{t h}$
- 4 2 $d V_{O L E D}$
- 5 0 入力信号を適用
- 5 2 O L E D 電圧、電流、輝度を測定
- 5 4 測定値を保存
- 5 6 プロセスを繰り返す
- 5 7 一連のステップを繰り返す
- 5 8 ルックアップテーブルまたはアルゴリズムを作成
- 6 0 入力信号を適用
- 6 2 O L E D 電圧および電流を測定
- 6 4 O L E D 効率についてルックアップ補正

30

40

50

6 6	補正された信号を作成
6 8	補正された信号を適用
1 0 3	アノード
1 0 5	正孔注入層
1 0 7	正孔輸送層
1 0 9	発光層
1 1 1	電子輸送層
1 1 3	カソード
2 5 0	電圧／電流ソース
2 6 0	導電体

【図 1 A】

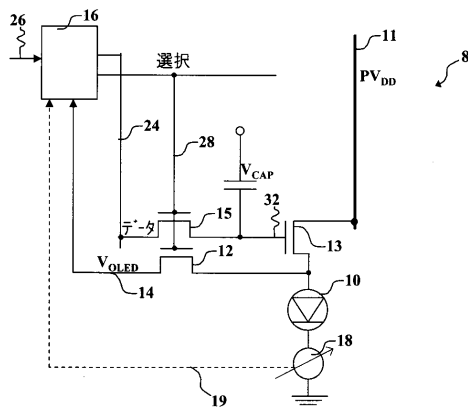


FIG. 1A

【図 1 B】

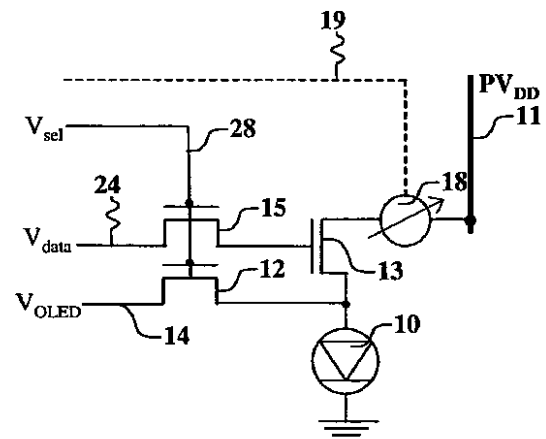


FIG. 1B

【図 2】

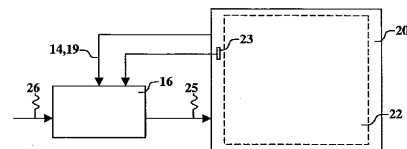
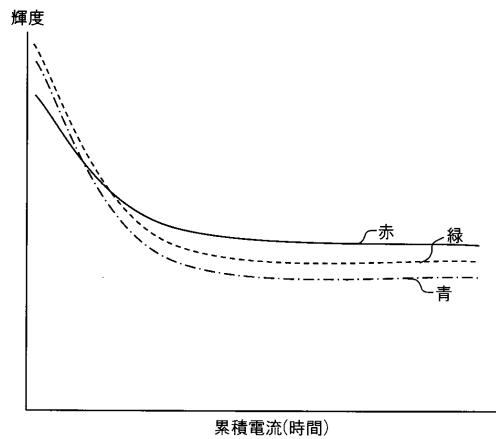
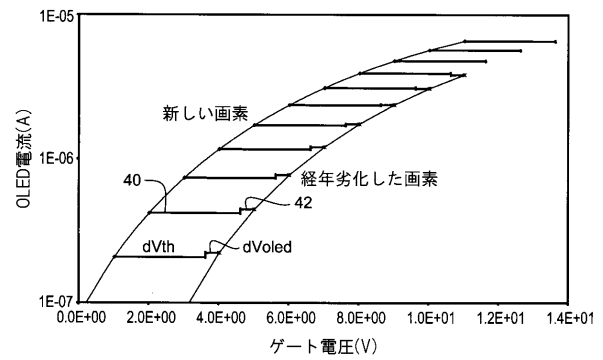


FIG. 2

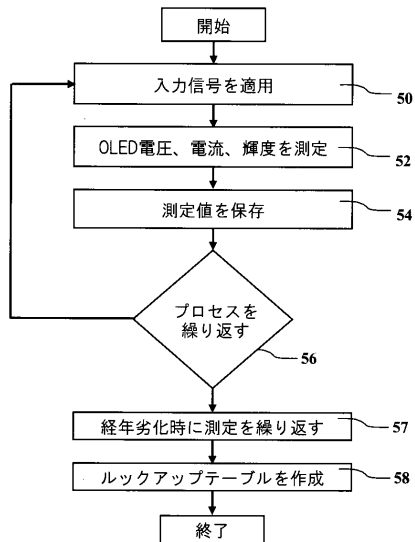
【図 3 A】

**FIG. 3A**

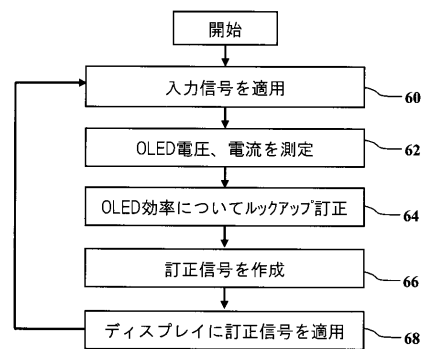
【図 3 B】

**FIG. 3B**

【図 4 A】

**FIG. 4A**

【図 4 B】

**FIG. 4B**

【 図 5 】

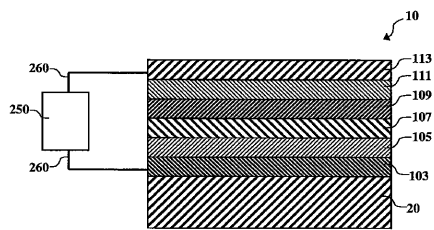


FIG. 5

【 図 6 】

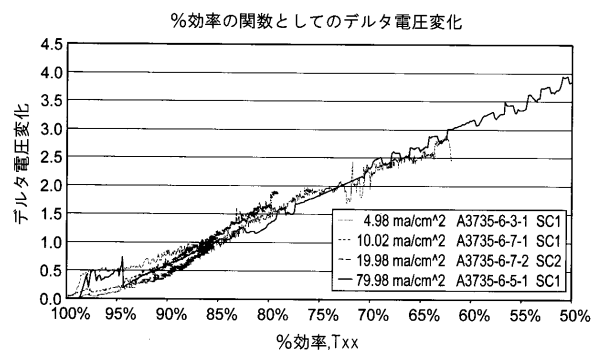


FIG. 6

【国際調査報告】

INTERNATIONAL SEARCH REPORT

International application No
PCT/US2007/025474

A. CLASSIFICATION OF SUBJECT MATTER
INV. G09G3/32

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)
G09G

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal, WPI Data

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 6 404 139 B1 (SASAKI OSAMU [JP] ET AL) 11 June 2002 (2002-06-11) abstract; figure 3 column 2, line 49 - line 59 column 4, line 1 - line 18 column 6, line 20 - column 7, line 22 column 8, line 4 - line 9	1-3, 5, 7-9
Y		4, 6, 10
X	EP 1 282 101 A (PIONEER CORP [JP]) 5 February 2003 (2003-02-05) abstract; figures 2-4 paragraph [0009] - paragraph [0011] paragraph [0023] - paragraph [0027] paragraph [0042]	1, 9

-/--



Further documents are listed in the continuation of Box C.



See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance.

"E" earlier document but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

"G" document member of the same patent family

Date of the actual completion of the international search

23 April 2008

Date of mailing of the international search report

07/05/2008

Name and mailing address of the ISA/

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2260 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Authorized officer

Njibamun, David

INTERNATIONAL SEARCH REPORT

International application No.

PCT/US2007/025474

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	US 2005/280766 A1 (JOHNSON MARK T [NL] ET AL) 22 December 2005 (2005-12-22) abstract; figure 8 paragraphs [0034], [0039]	6
Y	WO 99/65011 A (KONINKL PHILIPS ELECTRONICS NV [NL]; PHILIPS SVENSKA AB [SE]) 16 December 1999 (1999-12-16) abstract; figures 3,4 page 12, line 15 - line 24 page 4, line 4 - line 11 page 12, line 27 - page 13, line 16	4,10
P,A	WO 2007/036837 A (PHILIPS INTELLECTUAL PROPERTY [DE]; KONINKL PHILIPS ELECTRONICS NV [NL]) 5 April 2007 (2007-04-05) abstract page 2, line 23 - page 3, line 23 page 6, line 16 - page 7, line 5	1,9

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/US2007/025474

Patent document cited in search report		Publication date	Patent family member(s)	Publication date
US 6404139	B1	11-06-2002	JP 2001022323 A	26-01-2001
EP 1282101	A	05-02-2003	CN 1400578 A	05-03-2003
			JP 2003043998 A	14-02-2003
			KR 20030011663 A	11-02-2003
			TW 580678 B	21-03-2004
			US 2003179163 A1	25-09-2003
US 2005280766	A1	22-12-2005	AU 2003253145 A1	30-04-2004
			CN 1682267 A	12-10-2005
			EP 1543487 A1	22-06-2005
			WO 2004025615 A1	25-03-2004
			JP 2005539252 T	22-12-2005
			KR 20050043960 A	11-05-2005
WO 9965011	A	16-12-1999	DE 69914302 D1	26-02-2004
			DE 69914302 T2	18-11-2004
			EP 1034530 A2	13-09-2000
			JP 2002517806 T	18-06-2002
			US 6373454 B1	16-04-2002
WO 2007036837	A	05-04-2007	NONE	

フロントページの続き

(51)Int.Cl.

F I

テーマコード (参考)

G 0 9 G	3/20	6 2 4 B
G 0 9 G	3/20	6 4 2 P
G 0 9 G	3/20	6 4 2 A
G 0 9 G	3/20	6 4 2 L
G 0 9 G	3/20	6 4 1 P
G 0 9 G	3/20	6 5 0 M

(81)指定国 AP(BW,GH,GM,KE,LS,MW,MZ,NA,SD,SL,SZ,TZ,UG,ZM,ZW),EA(AM,AZ,BY,KG,KZ,MD,RU,TJ,TM),EP(AT,BE,BG,CH,CY,CZ,DE,DK,EE,ES,FI,FR,GB,GR,HU,IE,IS,IT,LT,LU,LV,MC,MT,NL,PL,PT,RO,SE,SI,SK,TR),OA(BF,BJ,CF,CG,CI,CM,GA,GN,GQ,GW,ML,MR,NE,SN,TD,TG),AE,AG,AL,AM,AT,AU,AZ,BA,BB,BG,BH,BR,BW,BY,BZ,CA,CH,CN,CO,CR,CU,CZ,DE,DK,DM,DO,DZ,EC,EE,EG,ES,FI,GB,GD,GE,GH,GM,GT,HN,HR,HU,ID,IL,IN,IS,JP,KE,KG,KM,KN,KP,KR,KZ,LA,LC,LK,LR,LS,LT,LU,LY,MA,MD,ME,MG,MK,MN,MW,MX,MY,MZ,NA,NG,NI,NO,NZ,OM,PG,PH,PL,PT,RO,RS,RU,SC,SD,SE,SG,SK,SL,SM,SV,SY,TJ,TM,TN,TR,TT,TZ,UA,UG,US,UZ,VC,VN,ZA,ZM,ZW

(74)代理人 100144417

弁理士 堂垣 泰雄

(72)発明者 レオン, フェリペ アントニオ

アメリカ合衆国, ニューヨーク 1 4 6 1 6, ロチェスター, フレアー ドライブ 5 3

(72)発明者 パレット, ゲイリー

アメリカ合衆国, ニューヨーク 1 4 6 2 4, ロチェスター, ウェストサイド ドライブ 1 9 0 9

(72)発明者 ホワイト, クリストファー ジェイ.

アメリカ合衆国, ニューヨーク 1 4 4 1 4, エイボン, ライアン ウェイ 4 0 0

F ターム(参考) 3K107 AA01 BB01 CC21 CC31 EE03 EE66 EE67 HH04

5C080 AA06 BB05 CC03 DD03 DD05 DD18 DD19 DD20 DD29 EE01

EE17 EE27 EE28 EE29 EE30 FF03 FF11 GG12 GG17 HH09

JJ02 JJ03 JJ05 JJ06 JJ07

5C380 AA01 AB05 AB06 AB11 AB12 AB22 AB34 AC07 BA15 BA42

BB03 BB04 BB06 BB13 BB15 BD04 BD11 CA02 CA04 CA12

CA13 CC26 CC30 CC33 CC52 CC62 CD013 CD073 CF13 CF21

CF26 CF41 CF49 CF51 CF62 CF67 DA02 DA06 DA25 DA39

DA40 DA50 EA01 EA02 EA05 FA02 FA03 FA04 FA21 FA26

FA28

专利名称(译)	OLED显示屏具有老化和效率补偿功能		
公开(公告)号	JP2010517092A	公开(公告)日	2010-05-20
申请号	JP2009547223	申请日	2007-12-13
[标]申请(专利权)人(译)	伊斯曼柯达公司		
申请(专利权)人(译)	伊士曼柯达公司		
[标]发明人	レオンフェリペアントニオ パレットゲイリー ホワイトクリストファージェイ		
发明人	レオン,フェリペ アントニオ パレット,ゲイリー ホワイト,クリストファー ジェイ.		
IPC分类号	G09G3/30 H01L51/50 G09G3/20		
CPC分类号	G09G3/3233 G09G3/3241 G09G2300/0814 G09G2300/0819 G09G2320/0285 G09G2320/029 G09G2320/0295 G09G2320/041 G09G2320/043 G09G2320/045		
FI分类号	G09G3/30.K H05B33/14.A G09G3/30.J G09G3/20.670.J G09G3/20.670.K G09G3/20.624.B G09G3/20. 642.P G09G3/20.642.A G09G3/20.642.L G09G3/20.641.P G09G3/20.650.M		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC21 3K107/CC31 3K107/EE03 3K107/EE66 3K107/EE67 3K107 /HH04 5C080/AA06 5C080/BB05 5C080/CC03 5C080/DD03 5C080/DD05 5C080/DD18 5C080/DD19 5C080/DD20 5C080/DD29 5C080/EE01 5C080/EE17 5C080/EE27 5C080/EE28 5C080/EE29 5C080 /EE30 5C080/FF03 5C080/FF11 5C080/GG12 5C080/GG17 5C080/HH09 5C080/JJ02 5C080/JJ03 5C080/JJ05 5C080/JJ06 5C080/JJ07 5C380/AA01 5C380/AB05 5C380/AB06 5C380/AB11 5C380 /AB12 5C380/AB22 5C380/AB34 5C380/AC07 5C380/BA15 5C380/BA42 5C380/BB03 5C380/BB04 5C380/BB06 5C380/BB13 5C380/BB15 5C380/BD04 5C380/BD11 5C380/CA02 5C380/CA04 5C380 /CA12 5C380/CA13 5C380/CC26 5C380/CC30 5C380/CC33 5C380/CC52 5C380/CC62 5C380/CD013 5C380/CD073 5C380/CF13 5C380/CF21 5C380/CF26 5C380/CF41 5C380/CF49 5C380/CF51 5C380 /CF62 5C380/CF67 5C380/DA02 5C380/DA06 5C380/DA25 5C380/DA39 5C380/DA40 5C380/DA50 5C380/EA01 5C380/EA02 5C380/EA05 5C380/FA02 5C380/FA03 5C380/FA04 5C380/FA21 5C380 /FA26 5C380/FA28		
代理人(译)	青木 笃 石田 敬		
优先权	11/626563 2007-01-24 US		
其他公开文献	JP5379021B2 JP2010517092A5		
外部链接	Espacenet		

摘要(译)

一种补偿驱动电路，用于调整驱动晶体管的阈值电压和OLED器件的老化，数据线 and 选择线承载代表亮度级的模拟数据; 连接到电源和OLED器件的驱动晶体管（当选择线被激活时，来自数据线的电压被施加到该晶体管的栅极，并且与施加的电压成比例的电流流过OLED器件漏极并通过源电极）；测量与驱动电路相关的第一和第二参数，并响应于测量的第一和第二参数调节OLED器件的老化和驱动电路的阈值电压的变化以及用于为此目的计算偏移电压的电路配置。 背景技术

