

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2012-509503

(P2012-509503A)

(43) 公表日 平成24年4月19日(2012.4.19)

(51) Int.Cl.	F I		テーマコード (参考)	
<b>G09G 3/30 (2006.01)</b>	G09G 3/30	J	5C080	
<b>G09G 3/20 (2006.01)</b>	G09G 3/20	624B	5C380	
	G09G 3/20	641P		
	G09G 3/20	611H		
	G09G 3/20	642A		
審査請求 未請求 予備審査請求 未請求 (全 23 頁) 最終頁に続く				

(21) 出願番号 特願2011-537412 (P2011-537412)  
 (86) (22) 出願日 平成21年11月12日 (2009.11.12)  
 (85) 翻訳文提出日 平成23年6月20日 (2011.6.20)  
 (86) 国際出願番号 PCT/US2009/006075  
 (87) 国際公開番号 W02010/059189  
 (87) 国際公開日 平成22年5月27日 (2010.5.27)  
 (31) 優先権主張番号 12/274,559  
 (32) 優先日 平成20年11月20日 (2008.11.20)  
 (33) 優先権主張国 米国 (US)

(71) 出願人 510048417  
 グローバル・オーエーディー・テクノロジー・リミテッド・ライアビリティ・カンパニー  
 GLOBAL OLED TECHNOLOGY LLC.  
 アメリカ合衆国、バージニア州、ハーンドン、パーク・センター・ロード 13873、スイート 330  
 13873 Park Center Road, Suite 330, Herndon, VA 20171, United States of America

最終頁に続く

(54) 【発明の名称】 エレクトロルミネッセントディスプレイ初期不均一性補償駆動信号

(57) 【要約】

2T1Cサブピクセルを備えるエレクトロルミネッセント(EL)パネルが、初期不均一性(「むら」)を補償される。各サブピクセルの電流が選択された時点において測定され、そのサブピクセルの特性を表すステータス信号を与える。補償器が、線形コード値を受信し、ステータス信号に従って、そのコード値を変更する。線形ソースドライバーが、変更済みコード値を用いてパネルを駆動する。

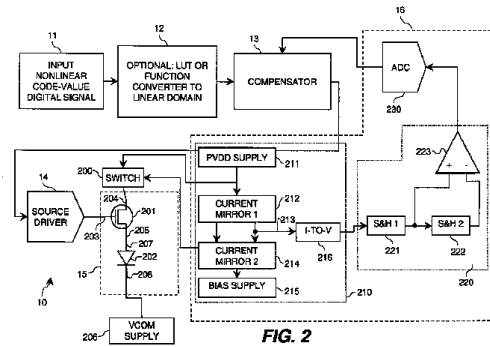


FIG. 2

**【特許請求の範囲】****【請求項 1】**

ELパネル内の複数のエレクトロルミネッセント(EL)サブピクセル内の駆動トランジスタのゲート電極にアナログ駆動トランジスタ制御信号を与えるための装置において、該ELパネル内に第1の電圧供給源、第2の電圧供給源及び複数のELサブピクセルを含み、各ELサブピクセルはELエミッター及び駆動トランジスタを含み、該駆動トランジスタの第1の供給電極は前記第1の電圧供給源に電氣的に接続され、第2の供給電極は前記ELエミッターの第1の電極に電氣的に接続され、各ELエミッターは前記第2の電圧供給源に電氣的に接続される第2の電極を有し、改良点として、

a) 選択された時点において前記第1の電圧供給源及び前記第2の電圧供給源を通過してそれぞれ流れる電流を測定し、サブピクセル毎のステータス信号を与えるための測定用回路であって、該ステータス信号は、該ELサブピクセル内の前記駆動トランジスタ及び前記ELエミッターの特性を表す、測定用回路と、

b) 前記サブピクセル毎に線形コード値を与えるための手段と、

c) 対応するステータス信号に回答して前記線形コード値を変更し、前記複数のELサブピクセル内の前記駆動トランジスタの特性間の差、及び前記複数のELサブピクセル内の前記ELエミッターの特性間の差を補償するための補償器と、

d) 前記変更済み線形コード値に回答して、前記駆動トランジスタの前記ゲート電極を駆動するための前記アナログ駆動トランジスタ制御信号を生成するための線形ソースドライバと

を備える、装置。

**【請求項 2】**

前記各ELエミッターは、OLEDエミッターである、請求項1に記載の装置。

**【請求項 3】**

前記各駆動トランジスタは、低温ポリシリコントランジスタである、請求項1に記載の装置。

**【請求項 4】**

前記測定用回路は、

i) 電圧信号を生成するための電流/電圧コンバーターと、

ii) 前記電圧信号に回答して、前記ステータス信号を前記補償器に与えるための相関ダブルサンプリングユニットと

を備える、請求項1に記載の装置。

**【請求項 5】**

前記測定用回路は、

iii) 前記第1の電圧供給源及び前記第2の電圧供給源を通過して流れる電流を前記電流/電圧コンバーターに与えるための第1の電流ミラーと、

iv) 前記第1の電流ミラーを前記第1の電圧供給源に選択的に電氣的に接続するためのスイッチと、

v) 前記第1の電流ミラーに接続され、該第1の電流ミラーのインピーダンスを下げる第2の電流ミラーと

をさらに備える、請求項4に記載の装置。

**【請求項 6】**

各サブピクセルの前記対応するステータス信号を格納するためのメモリをさらに備え、前記補償器は、前記それぞれの変更済み線形コード値を生成する間に、前記格納された対応するステータス信号を使用する、請求項1に記載の装置。

**【請求項 7】**

前記各ステータス信号は、利得及びオフセットを含む、請求項1に記載の装置。

**【請求項 8】**

前記線形ソースドライバは、前記選択された時点において、1つ又は複数の試験アナログ駆動トランジスタ制御信号を生成し、前記測定回路は、前記1つ又は複数の試験アナ

10

20

30

40

50

ログ駆動トランジスタ制御信号のそれぞれに対応する電流を測定し、前記各ステータス信号は、前記1つ又は複数のそれぞれの電流と、前記1つ又は複数の試験アナログ駆動トランジスタ制御信号とを含む、請求項1に記載の装置。

【請求項9】

非線形入力信号を受信するための手段と、該非線形入力信号を前記線形コード値に変換するための手段とをさらに備える、請求項1に記載の装置。

【請求項10】

前記選択された時点は、前記ELパネルの動作寿命の前である、請求項1に記載の装置。

【発明の詳細な説明】

10

【技術分野】

【0001】

本発明は、エレクトロルミネッセントエミッターの中に流れる電流を供給するために駆動トランジスタに加えらるるアナログ信号の制御に関する。

【背景技術】

【0002】

コンピューティング、エンターテインメント及び通信のための情報ディスプレイとして、フラットパネルディスプレイへの関心は高い。たとえば、エレクトロルミネッセント(EL)エミッターは何年にもわたって知られており、最近になって市販のディスプレイデバイスにおいて用いられるようになった。そのようなデバイスは、アクティブマトリクス制御方式及びパッシブマトリクス制御方式の両方を利用し、複数のサブピクセルを利用することができる。各サブピクセルは、ELエミッターと、ELエミッターを流れる電流を駆動するための駆動トランジスタとを含む。サブピクセルは通常2次元のアレイに配列され、サブピクセル毎に1つの行及び列アドレスがあり、サブピクセルには1つのデータ値が関連付けられる。赤色、緑色、青色及び白色のような異なる色のサブピクセルをグループ化して、ピクセルを形成する。ELディスプレイは、コーティング可能な無機発光ダイオード、量子ドット、及び有機発光ダイオード(OLED)を含む、種々のエミッター技術から作製することができる。

20

【0003】

有機発光ダイオード(OLED)技術のようなエレクトロルミネッセント(EL)フラットパネルディスプレイ技術は、色域、ルミネンス及び消費電力に関して、液晶ディスプレイ(LCD)及びプラズマディスプレイパネル(PDP)のような他の技術よりも優れた利点を提供する。しかしながら、そのようなディスプレイは、ディスプレイの品質を制限する種々の欠陥を抱えている。詳細には、OLEDディスプレイは、ディスプレイを見渡したときに不均一に見えるという欠点を有する。この不均一性は、ディスプレイ内のELエミッターに、そしてアクティブマトリクスディスプレイの場合には、ELエミッターを駆動するために用いられる薄膜トランジスタのばらつきにも原因があると考えられる。

30

【0004】

低温ポリシリコン(LTPS)のようないくつかのトランジスタ技術は、ディスプレイの表面にわたって移動度及びしきい値電圧が変動する駆動トランジスタを製造する可能性がある(Yue Kuo編「Thin Film Transistors: Materials and Processes, Vol. 2, Polycrystalline Thin Film Transistors」(Boston: Kluwer Academic Publishers, 2004. Pg. 412)。これは不快な不均一性を生み出す。さらに、不均一なOLED材料堆積によって、効率が変化するエミッターが製造される可能性があり、同じく不快な不均一性を引き起こす。これらの不均一性は、そのパネルがエンドユーザに販売された時点で存在するので、初期不均一性、又は「むら」と呼ばれる。図9は、サブピクセル間の特性の差を示すサブピクセルルミネンスのヒストグラム例を示す。全てのサブピクセルが同じレベルにおいて駆動されたので、同じルミネンスを有するはずであった。図9に示されるように、結果として生成されるルミネンスは、いずれの方向においても、20%変化した。この結果

40

50

として、ディスプレイ性能が許容できなくなる。

【 0 0 0 5 】

従来技術において、ディスプレイ内の各ピクセルの性能を測定すること、そして、その後、そのピクセルの性能を補正して、ディスプレイにわたって、より均一な出力を与えることが知られている。

【 0 0 0 6 】

石塚 (Ishizuki) 等による特許文献 1 は、不規則なルミナンスを生じることなく、高品質の画像を与えるためのディスプレイパネル駆動デバイス及び駆動方法を開示する。各ピクセルが次々に、且つ独立して光を放射する間に、光放射駆動電流の流れが測定される。その際、測定された駆動電流値に基づいて、入力ピクセルデータ毎にルミナンスが補正される。別の態様によれば、1つの駆動電流値が所定の基準電流に等しくなるように、駆動電圧が調整される。さらに別の態様では、ディスプレイパネルの漏れ電流に対応するオフセット電流が駆動電圧発生器回路からの電流出力に加えられ、結果として生成された電流が各ピクセル部分に加えられる間に、電流が測定される。その測定技法は繰り返されるので、時間がかかる。さらに、この技法は、経年変化を補償することに向けられており、初期不均一性を補償するものではない。

10

【 0 0 0 7 】

サラーム (Salam) による特許文献 2 は、ピクセル内の明度変動を低減するためのプロセス制御手段を有するディスプレイマトリックスを記述している。この特許は、ディスプレイ内の最も弱いピクセルの明度と各ピクセルの明度との間の比に基づいて、ピクセル毎に線形スケール法を用いることを記述している。しかしながら、この手法は、結局、ディスプレイのダイナミックレンジ及び明度を全体的に低減させることになると共に、ピクセルを動作させることができるビット深度を低減及び変動させることになる。

20

【 0 0 0 8 】

ファン (Fan) による特許文献 3 は、O L E D のディスプレイ均一性を改善する方法を記述する。O L E D のディスプレイ均一性を改善するために、全ての有機発光素子の表示特性が測定され、対応する有機発光素子の測定された表示特性から、有機発光素子毎の較正パラメータが得られる。各有機発光素子の較正パラメータは、較正メモリ内に格納される。その技法は、ルックアップテーブル及び計算回路部の組み合わせを用いて、不均一性の補正を実施する。しかしながら、記述される手法は、ピクセル毎の完全な特性を与えるルックアップテーブルを必要とするか、又はデバイスコントローラ内に大規模な計算回路部を必要とする。これは費用がかかり、大抵の用途において実用的でない可能性が高い。

30

【 0 0 0 9 】

水越 (Mizukoshi) 等による特許文献 4 は、サブピクセル毎に格納される補正オフセット及び利得を有し、且つ各サブピクセルの電流を測定するための測定回路を有する E L ディスプレイを記述する。この装置は初期不均一性を補正することができるが、検出抵抗器を用いて電流を測定するので、信号対雑音比性能が制限される。さらに、この方法によって要求される測定は、大型パネルの場合、非常に時間がかかる可能性がある。

【 0 0 1 0 】

シェン (Shen) 等による特許文献 5 は、ピクセルに加えられる累積駆動電流に基づいて各ピクセルの光出力効率の低下を計算し、予測することによって、O L E D ディスプレイデバイス内の個々の有機発光ダイオードの発光効率の長期変動の補償し、ピクセル毎に次の駆動電流に適用される補正係数を導出する方法及び関連するシステムを記述する。この特許は、カメラを用いて、等しいサイズの複数のサブエリアの画像を取得することを記述する。そのような過程は時間がかかり、複数のサブエリア画像を取得するのに機械的な設備を必要とする。

40

【 0 0 1 1 】

河西 (Kasai) 他による特許文献 6 は、複数の外乱因子に対応する補正処理を実行することによって表示品質を安定させる電気光学デバイスを記述している。グレースケール特

50

性生成ユニットが、換算表を参照して、ピクセルのグレースケールを規定する表示データのグレースケール特性を変更することによって得られるグレースケール特性を有する変換データを生成し、その換算表の記述内容は補正係数を含む。しかしながら、彼らの方法は、処理を実行するために、その全てが常に使用されているとは限らない多数のLUTを必要とし、それらのLUTを実装するための方法を記述していない。

【0012】

コーク(Cok)等による特許文献7は、グローバル及びローカル補正係数を用いて、不均一性を補償することを記述する。しかしながら、この方法は線形入力を仮定しており、したがって、非線形出力を有する画像処理経路と統合するのは難しい。

【0013】

グー(Gu)による特許文献8は、パルス幅変調(PWM)機構を用いて、ディスプレイ(たとえば、ディスプレイ素子のアレイを形成する複数のディスプレイ素子)を制御可能に駆動することを記述している。均一なパルス間隔クロックから不均一なパルス間隔クロックが生成され、その後、そのクロックを用いて、駆動信号の幅を、オプシオンで振幅を変調して、ディスプレイ素子のアレイの1つ又は複数のディスプレイ素子を制御可能に駆動する。初期不均一性の補償と合わせて、ガンマ補正が提供される。しかしながら、この技法は、パッシブマトリックスディスプレイにのみ適用可能であり、一般的に利用される、より高性能のアクティブマトリックスディスプレイには適用可能でない。

【先行技術文献】

【特許文献】

【0014】

【特許文献1】米国特許出願公開第2003/0122813号

【特許文献2】米国特許第6,081,073号

【特許文献3】米国特許第6,473,065号

【特許文献4】米国特許第7,345,660号

【特許文献5】米国特許第6,414,661号

【特許文献6】米国特許出願公開第2005/0007392号

【特許文献7】米国特許第6,989,636号

【特許文献8】米国特許第6,897,842号

【発明の概要】

【発明が解決しようとする課題】

【0015】

それゆえ、エレクトロルミネッセントディスプレイ内の構成要素間の差を補償し、具体的にはそのようなディスプレイの初期不均一性を補償するためのより完全な手法が必要とされている。

【課題を解決するための手段】

【0016】

本発明によれば、ELパネル内の複数のエレクトロルミネッセント(EL)サブピクセル内の駆動トランジスタのゲート電極にアナログ駆動トランジスタ制御信号を与えるための装置において、該ELパネル内に第1の電圧供給源、第2の電圧供給源及び複数のELサブピクセルを含み、各ELサブピクセルはELエミッター及び駆動トランジスタを含み、該駆動トランジスタの第1の供給電極は該第1の電圧供給源に電氣的に接続され、第2の供給電極は該ELエミッターの第1の電極に電氣的に接続され、各ELエミッターは該第2の電圧供給源に電氣的に接続される第2の電極を有し、改良点として、

a) 選択された時点において前記第1の電圧供給源及び前記第2の電圧供給源を通過してそれぞれ流れる電流を測定し、前記サブピクセル毎のステータス信号を与えるための測定用回路であって、該ステータス信号は、該ELサブピクセル内の駆動トランジスタ及びELエミッターの特性を表す、測定用回路と、

b) 前記サブピクセル毎に線形コード値を与えるための手段と、

c) 対応するステータス信号に応答して前記線形コード値を変更し、前記複数のELサ

10

20

30

40

50

ブピクセル内の前記駆動トランジスタの特性間の差、及び前記複数の EL サブピクセル内の前記 EL エミッターの特性間の差を補償するための補償器と、

d) 前記変更済み線形コード値に応答して、前記駆動トランジスタの前記ゲート電極を駆動するための前記アナログ駆動トランジスタ制御信号を生成するための線形ソースドライバと

を備える、装置が提供される。

【発明の効果】

【0017】

本発明は、アナログ駆動トランジスタ制御信号を与える有効な方法を提供する。本発明は、補償を実行するのに一度の測定しか必要としない。本発明は、任意のアクティブマトリックスバックプレーンに適用することができる。制御信号の補償は、ルックアップテーブル(LUT)を用いて信号を非線形から線形に変更することによって簡略化されているので、補償を線形電圧領域において行なうことができる。本発明は、複雑なピクセル回路部又は外部測定デバイスを必要とすることなく、初期不均一性を補償する。本発明は、サブピクセルの口径比を低減しない。本発明は、パネルの通常動作に影響を及ぼさない。本発明は、不快な初期不均一性を目に見えなくすることによって、良好なパネルの歩留まりを高めることができる。

10

【図面の簡単な説明】

【0018】

【図1】本発明を実施するための制御システムのブロック図である。

20

【図2】図1に示される制御システムの詳細図である。

【図3】本発明を実施する際に用いることができるELパネルの図である。

【図4】図2に示される測定回路を動作させるためのタイミング図である。

【図5A】特性の差を示す、2つのサブピクセルの代表的なI-V特性曲線を示す図である。

【図5B】複数のサブピクセルのI-V曲線測定例を示す図である。

【図5C】補償の有効性に関するプロット図である。

【図6】図1の補償器のブロック図である。

【図7】領域変換ユニット及び補償器の効果を表すジョーンズダイアグラムである。

【図8】本発明による、ELサブピクセル及び周辺回路部の一実施形態の詳細図である。

30

【図9】特性の差を示すサブピクセルのルミナンスのヒストグラムである。

【発明を実施するための形態】

【0019】

本発明は、エレクトロルミネッセント(EL)パネル、たとえば、アクティブマトリックスOLEDパネル上の全てのサブピクセルの初期不均一性を補償する。パネルは複数のピクセルを含み、各ピクセルは1つ又は複数のサブピクセルを含む。たとえば、各ピクセルは赤色、緑色及び青色サブピクセルを含む場合がある。各サブピクセルは、光を放射するELエミッターと、周辺回路部とを備える。サブピクセルは、パネルのアドレス指定可能な最も小さな構成要素である。

【0020】

40

以下で行なわれる検討では、最初にシステム全体について考える。その後、サブピクセルの電気的な詳細に進み、その後、1つのサブピクセルの測定するための電気的な詳細及び複数のサブピクセルを測定するためのタイミングに進む。次に、補償器が測定値を如何に使用するかを論じる。最後に、一実施形態、たとえば、コンシューマ製品において、工場から寿命まで、このシステムが如何に実施されるかを記述する。

【0021】

概説

図1は、本発明のディスプレイシステム10のブロック図を示す。この図は、1つのサブピクセルのためのデータフローを示す。複数のサブピクセルをこのシステム内で順次に処理することができる。非線形入力信号11は、ELサブピクセル内のELエミッターか

50

らの特定の光輝度を指示し、ELサブピクセルはELパネル上の数多くのELサブピクセルのうちの一つとすることができる。この信号は、ビデオ復号器、画像処理経路、又は別の信号源から到来することができ、デジタル又はアナログとすることができ、非線形に、又は線形に符号化することができる。たとえば、非線形入力信号は、sRGBコード値又はNTSC輝度(luma)電圧とすることができ、どのような信号源及び形式であっても、信号は、コンバーター12によって、デジタル形式に、且つ線形電圧のような線形領域に優先的に変換され、それについては、「領域間処理及びビット深度」において後にさらに検討されるであろう。変換の結果は線形コード値になり、そのコード値は指示される駆動電圧を表すことができる。

#### 【0022】

補償器13は線形コード値を取り込み、その線形コード値は、ELサブピクセルから指示される特定の光輝度に対応する。補償器13は、初期不均一性の影響を補償する変更済み線形コード値を出力し、ELサブピクセルが指示された輝度を生成するようにする。補償器の動作は、「実施態様」において後にさらに検討する。

#### 【0023】

補償器13からの変更済み線形コード値は線形ソースドライバ14に渡され、線形ソースドライバはデジタル/アナログコンバーターとすることができ、線形ソースドライバ14は、変更済み線形コード値に応答して、アナログ駆動トランジスタ制御信号を生成し、その信号は電圧とすることができ、線形ソースドライバ14は、そのガンマ電圧が概ね線形な出力を生成するように設定される、線形、すなわち、従来のLCD又はOLEDソースドライバとして設計されるソースドライバとすることができ、OLEDソースドライバの場合、線形性から逸脱すると、結果の品質に影響が及ぼされることになる。また、線形ソースドライバ14は、たとえば、同じ譲受人に譲渡されるKawabeによる国際公開第2005/116971号において教示されるような、時分割(デジタル駆動)ソースドライバとすることもできる。デジタル駆動ソースドライバは、所定のレベルのアナログ電圧を与え、それにより、補償器からの出力信号に応じた時間の長さだけ光を出力するように指示する。対照的に、従来の線形ソースドライバは、或る決まった長さの時間(一般的には、フレーム全体)だけ補償器からの出力信号に依存するレベルのアナログ電圧を与える。線形ソースドライバは、1つ又は複数のアナログ駆動トランジスタ制御信号を同時に出力することができる。

#### 【0024】

線形ソースドライバ14によって生成されるアナログ駆動トランジスタ制御信号は、ELサブピクセル15に与えられる。このサブピクセルは、「ディスプレイ構成要素の説明」において後に検討されるように、駆動トランジスタ及びELエミッターを含む。アナログ電圧が駆動トランジスタのゲート電極に与えられるとき、駆動トランジスタ及びELエミッターを通して電流が流れ、ELエミッターが光を放射する。一般的に、ELエミッターの中に流れる電流と出力エミッターのルミネンスとの間には線形の関係があり、駆動トランジスタに印加される電圧とELエミッターの中に流れる電流との間には非線形の関係がある。それゆえ、1フレーム中にELエミッターによって放射される光の全量は、線形ソースドライバ14からの電圧の非線形関数とすることができ、

#### 【0025】

ELサブピクセルを通して流れる電流は、「データ収集」において後にさらに検討されるように、電流測定回路16によって特定の駆動条件下で測定される。ELサブピクセルのための測定された電流は、補償器に、指示された駆動信号を調整するために必要とする情報を提供する。これは、「アルゴリズム」において後にさらに検討する。

#### 【0026】

このシステムは、「動作の流れ」において後にさらに検討されるように、ELパネルの動作寿命にわたって、ELパネル内の駆動トランジスタ及びELエミッターの変動を補償することができる。

#### 【0027】

10

20

30

40

50

本発明は、任意の選択された時点における特性の差、そして結果として生じる不均一性を補償することができる。しかしながら、不均一性は、初めてディスプレイパネルを見るエンドユーザにとって特に不快である。ELディスプレイの動作寿命は、そのディスプレイ上でエンドユーザが最初に画像を見た時点から、そのディスプレイが廃棄される時点までである。初期不均一性は、ディスプレイの動作寿命の開始時に存在する任意の不均一性である。本発明は、ELディスプレイの動作寿命が開始する前に測定を行なうことによつて、初期不均一性を補正できるので好都合である。測定は、ディスプレイの製造の一部として工場において行なうことができる。また、測定は、ユーザがELディスプレイを含むデバイスを最初に起動した後に、そのディスプレイ上で最初の画像を表示する直前に行なうこともできる。これにより、エンドユーザがディスプレイを最初に見るときに、ディスプレイはエンドユーザに対して高品質の画像を提示できるようになるので、ディスプレイに対するエンドユーザの第一印象は好意的になるであろう。

10

20

30

40

50

#### 【0028】

##### ディスプレイ構成要素の説明

図8は、ELサブピクセル及び周辺回路部の一実施形態を示す。ELサブピクセル15は、駆動トランジスタ201と、ELエミッター202と、オプションで選択トランジスタ36及びストレージキャパシタ1002とを備える。第1の電圧供給源211(「PVDD」)は正とすることができ、第2の電圧供給源206(「Vcom」)は負とすることができる。ELエミッター202は、第1の電極207及び第2の電極208を有する。駆動トランジスタは、ゲート電極203と、駆動トランジスタのドレインとすることができる第1の供給電極204と、駆動トランジスタのソースとすることができる第2の供給電極205とを有する。オプションにより選択トランジスタ36を通して、アナログ駆動トランジスタ制御信号をゲート電極203に与えることができ、選択トランジスタは行線34によつて起動される。アナログ駆動トランジスタ制御信号は、ストレージキャパシタ1002に格納することができる。第1の供給電極204は、第1の電圧供給源211に電氣的に接続される。第2の供給電極205は、ELエミッター202の第1の電極207に電氣的に接続される。ELエミッターの第2の電極208は、第2の電圧供給源206に電氣的に接続される。電源は典型的にはELパネル外に配置される。電氣的接続は、スイッチ、バス線、導通トランジスタ、又は電流のための経路を提供することができる他のデバイス若しくは構造を通して行なうことができる。

#### 【0029】

本発明の一実施形態では、第1の供給電極204は、PVDDバス線1011を通して第1の電圧供給源211に電氣的に接続され、第2の電極208は、シートカソード1012を通して第2の電圧供給源206に電氣的に接続され、駆動トランジスタ201のゲート電極203は、線形ソースドライバ14によつて生成されるアナログ駆動トランジスタ制御信号を用いて駆動される。

#### 【0030】

図2は、ディスプレイシステム10との関連でELサブピクセル15を示しており、図1に示されるような、非線形入力信号11、コンバータ12、補償器13及び線形ソースドライバ14も含まれる。上記のように、駆動トランジスタ201は、ゲート電極203と、第1の供給電極204と、第2の供給電極205とを有する。ELエミッター202は、第1の電極207及び第2の電極208を有する。そのシステムは、電圧供給源211及び206を有する。

#### 【0031】

漏れを無視すると、同じ電流が、第1の電圧供給源211から、駆動トランジスタ201の第1の供給電極204及び第2の供給電極205を通り、ELエミッター電極207及び208を通過して、第2の電圧供給源206まで流れる。それゆえ、この駆動電流経路内の任意の点において電流を測定することができる。駆動電流は、ELエミッター202が光を放射するもとなる電流である。第1の電圧供給源211において、ELパネル外で電流を測定し、ELサブピクセルを複雑にしないようにすることができる。

## 【 0 0 3 2 】

## データ収集

## ハードウェア

さらに図 2 を参照すると、パネル上にある任意の特殊な電子回路に頼ることなく、各 E L サブピクセルの電流を迅速、且つ正確に測定するために、本発明は、電流ミラーユニット 2 1 0、相関ダブルサンプリング ( C D S ) ユニット 2 2 0、及びアナログ / デジタルコンバーター ( A D C ) 2 3 0 を含む測定用回路 1 6 を用いる。

## 【 0 0 3 3 】

電流ミラーユニット 2 1 0 は、電圧供給源 2 1 1 に、又は駆動電流経路内のそれ以外の場所に取り付けることができる。第 1 の電流ミラー 2 1 2 が、スイッチ 2 0 0 を通して、E L サブピクセル 1 5 に駆動電流を供給し、その出力 2 1 3 においてミラー電流を生成する。ミラー電流は、駆動電流に等しいか、又は駆動電流の関数することができる。たとえば、ミラー電流を駆動電流の倍数とし、付加的な測定システム利得を与えることができる。第 2 の電流ミラー 2 1 4 及びバイアス供給源 2 1 5 は、第 1 の電流ミラー 2 1 2 にバイアス電流を加え、パネルから見た第 1 の電流ミラーのインピーダンスを下げて、測定を行なうのに要する時間を都合良く短縮する。この回路は、測定回路に電流が引き込まれることから生じる電流ミラーの電圧変化に起因して測定される、E L サブピクセルの中に流れる電流の変化も低減する。これは、電流に応じて駆動トランジスタ端子における電圧を変更する可能性がある単なる検出抵抗器のような、他の電流測定オプションよりも信号対雑音比を改善するので好都合である。最後に、電流 / 電圧 ( I / V ) コンバーター 2 1 6 が、第 1 の電流ミラーからのミラー電流を、さらに処理するために電圧信号に変換する。I / V コンバーター 2 1 6 は、トランスインピーダンス増幅器、又はローパスフィルタを含むことができる。単一の E L サブピクセルの場合、I / V コンバーターの出力は、そのサブピクセルのためのステータス信号とすることができる。後に検討されるように、複数のサブピクセルを測定する場合、その測定回路部は、ステータス信号を生成するために電圧信号に応答する回路部をさらに備えることができる。サブピクセル、及び生成される対応するステータス信号毎にそれぞれ測定が行なわれる。

## 【 0 0 3 4 】

スイッチ 2 0 0 は、リレー又は F E T とすることができ、測定用回路を、駆動トランジスタ 2 0 1 の第 1 の電極及び第 2 の電極を通して流れる駆動電流に選択的に電氣的に接続することができる。測定中に、スイッチ 2 0 0 は、第 1 の電圧供給源 2 1 1 を第 1 の電流ミラー 2 1 2 に電氣的に接続することができ、それにより測定できるようにする。通常動作中に、スイッチ 2 0 0 は、第 1 の電圧供給源 2 1 1 を、第 1 の電流ミラー 2 1 2 ではなく、第 1 の供給電極 2 0 4 に直に電氣的に接続することができ、それにより、測定用回路を駆動電流の流れから除去することができる。これにより、測定回路部は、パネルの通常動作に影響を及ぼさなくなる。また、電流ミラー 2 1 2 及び 2 1 4 内のトランジスタのような、測定回路の構成要素のサイズを、動作電流のためにではなく、測定電流のためだけに決めることができるようになるので好都合である。通常動作は一般的に、測定よりもはるかに多くの電流を引き込むので、これにより、測定回路のサイズ及びコストを大幅に削減できるようになる。

## 【 0 0 3 5 】

測定回路が測定するための電流を流すために、補償器 1 3 が、線形ソースドライバー 1 4 に、選択された時点において 1 つ又は複数の試験アナログ駆動トランジスタ制御信号を生成させることができる。その際、測定回路 1 6 は、サブピクセル 1 5 毎に、1 つ又は複数の試験アナログ駆動トランジスタ制御信号にそれぞれ対応する電流を測定することができる。その際、ステータス信号は、1 つ又は複数のそれぞれ測定された電流、及びそれを生成した 1 つ又は複数の試験アナログ駆動トランジスタ制御信号を含むことができるか、又は後に説明するように、それらの電流及び電圧から計算することができる。また、線形ソースドライバー 1 4 は、一旦、或る列が測定されたなら、たとえば、駆動トランジスタをカットオフ領域に入れることによって、その列内のサブピクセルの動作を停止するアナ

10

20

30

40

50

ログ駆動トランジスタ制御信号を生成することもできる。

【0036】

サンプリング

電流ミラーユニット210によって、1つのELサブピクセルのための電流を測定できるようになる。複数のサブピクセルのための電流を測定するために、一実施形態において、本発明は相関ダブルサンプリングを使用しており、標準的なOLEDソースドライバーと共に使用可能であるタイミング方式が用いられる。

【0037】

図3を参照すると、本発明において有用なELパネル30が、3つの主な構成要素：列線32a、32b、32cを駆動するソースドライバー14、行線34a、34b、34cを駆動するゲートドライバー33、及びサブピクセルマトリクス35を有する。本発明の一実施形態では、ソースドライバー14は、1つ又は複数の線形ソースドライバー14を含むことができる。サブピクセルマトリクス35は、行及び列のレイ内に複数のELサブピクセル15を含む。用語「行」及び「列」は、ELパネルの任意の特定の向きを意味しないことに留意されたい。ELサブピクセル15、ELEmitter202、駆動トランジスタ201及び選択トランジスタ36は、図8において示される通りである。選択トランジスタ36のゲートは、適切な行線34に電気的に接続され、そのソース電極及びドレイン電極のうち的一方が、適切な列線32に電気的に接続され、もう一方が駆動トランジスタ201のゲート電極203に接続される。ソースが列線に接続されるか、駆動トランジスタのゲート電極に接続されるかは、選択トランジスタの動作に影響を与えない。

10

20

【0038】

本発明は電圧供給源をサブピクセルと接続するための種々の方式と共に利用することができるので、明確にするために、図8に示されるような電圧供給源211及び206が、図3において示されており、各サブピクセルに接続される。

【0039】

このパネルの典型的な動作において、ソースドライバー14は、個々の列線32a、32b及び32c上に適切なアナログ駆動トランジスタ制御信号を流す。その後、ゲートドライバー33は第1の行線34aをアクティブにし、それにより、適切な制御信号が選択トランジスタ36を通過して適切な駆動トランジスタ201のゲート電極203に進み、それらのトランジスタが、取り付けられるELEmitter202に電流を加える。その後、ゲートドライバー33は第1の行線34aを非アクティブにし、他の行のための制御信号が、選択トランジスタ36を通り抜けた値を破損するのを防ぐ。ソースドライバー14は列線上に次の行のための制御信号を流し、ゲートドライバー33が次の行34bをアクティブにする。この過程は、全ての行に対して繰り返される。このようにして、パネル上の全てのサブピクセルが1行ずつ適切な制御信号を受信する。行時間は、1本の行線（たとえば、34a）をアクティブにする時点と、次の行線（たとえば、34b）をアクティブにする時点との間の時間である。この時間は一般的に、全ての行に対して一定である。

30

【0040】

本発明によれば、この行ステップ処理を用いて、1つの列を徐々に下りながら、一度に1つのサブピクセルだけを起動するので好都合である。図3を参照すると、全てのサブピクセルがオフの状態から始めて、列32aのみが駆動されるものと仮定する。列線32aは、高電圧のような、アナログ駆動トランジスタ制御信号を有することになり、それにより、それに取り付けられるサブピクセルが光を放射する。他の全ての列線32b、32cは、低電圧のような制御信号を有することになり、それにより、それに取り付けられるサブピクセルは光を放射しない。それらの制御信号は、線形ソースドライバー14によって生成することができる。全てのサブピクセルがオフであるので、パネルは暗電流を引き込んでいるが、それは0又はわずかの漏れ量とすることができる。行がアクティブにされると、列32aに取り付けられるサブピクセルがオンになるので、パネルによって引き込まれる全電流が上昇する。

40

50

## 【 0 0 4 1 】

ここで図 4 を参照し、合わせて図 2 及び図 3 も参照すると、暗電流の測定 4 9 が行なわれる。その後、時刻 1 において、サブピクセルが（たとえば、行線 3 4 a を用いて）起動され、測定用回路 1 6 を用いて、その電流 4 1 が測定される。具体的には、測定されるのは、電流測定回路からの電圧信号であり、それは、上記のような第 1 の電圧供給源及び第 2 の電圧供給源の中に流れる電流を表す。電流を表す電圧信号を測定することを、明確にするために、「電流を測定する」と言う。電流 4 1 は、第 1 のサブピクセルからの電流と暗電流との和である。時刻 2 において、次のサブピクセルが（たとえば、行線 3 4 b を用いて）起動され、電流 4 2 が測定される。電流 4 2 は、第 1 のサブピクセルからの電流、第 2 のサブピクセルからの電流、及び暗電流の和である。第 2 の測定値 4 2 と第 1 の測定値 4 1 との間の差は、第 2 のサブピクセルによって引き込まれる電流 4 3 である。このようにして、その過程は、第 1 の列を下方に進み、各サブピクセルの電流を測定する。その後、第 2 の列が測定され、その後、パネルの残りの部分が、1 列ずつ測定される。1 つの列が測定された後に、その列内の全てのサブピクセルの動作を停止することができ、その後、次の列が測定される。これは、サブピクセルの動作を 1 つずつ停止して、行を下ることによって果たすことができる。1 つの列を下方に測定しながら、できる限り 1 つのサブピクセルを起動した直後に、各測定（たとえば、4 1、4 2）が行なわれることに留意されたい。理想的な状況では、各測定は、次のサブピクセルを起動する前の任意の時点において行なうことができるが、後に検討されるように、1 つのサブピクセルを起動した直後に測定を行なうことによって、自己加熱効果に起因する誤差を除去するのを助けることができる。この方法によって、サブピクセルの整定時間が許す限り速く、測定を行なうことができるようになる。

10

20

## 【 0 0 4 2 】

図 2 に戻り、合わせて図 4 も参照すると、相関ダブルサンプリングユニット 2 2 0 が、測定された電流をサンプリングして、ステータス信号を生成する。ハードウェアにおいて、電流ミラーユニット 2 1 0 からの対応する電圧信号を図 2 のサンプル・アンド・ホールドユニット 2 2 1 及び 2 2 2 にラッチすることによって、電流が測定される。その電圧信号は、I / V コンバーター 2 1 6 によって生成される電圧信号とすることができる。駆動増幅器 2 2 3 が、一連のサブピクセル測定値間の差を求める。サンプル・アンド・ホールドユニット 2 2 1 の出力は、差動増幅器 2 2 3 の非反転端子に電氣的に接続され、ユニット 2 2 2 の出力は、増幅器 2 2 3 の反転端子に電氣的に接続される。たとえば、電流 4 1 が測定されるとき、その測定値はサンプル・アンド・ホールドユニット 2 2 1 にラッチされる。その後、電流 4 2 が測定される（ユニット 2 2 1 にラッチされる）前に、ユニット 2 2 1 の出力が第 2 のサンプル・アンド・ホールドユニット 2 2 2 にラッチされる。その後、電流 4 2 が測定される。これは、電流 4 1 をユニット 2 2 2 内に、電流 4 2 をユニット 2 2 1 内に残す。それゆえ、差動増幅器の出力、すなわち、ユニット 2 2 1 内の値からユニット 2 2 2 内の値を引いたものが、電流 4 2（を表す電圧信号）から電流 4 1（を表す電圧信号）を引いたもの、すなわち、差 4 3 である。各電流差、たとえば、4 3 は、対応するサブピクセルのためのステータス信号とすることができる。たとえば、電流差 4 3 は、行線 3 4 b 及び列線 3 2 a に取り付けられるサブピクセルのためのステータス信号とすることができる。このようにして、行を下方に、且つ列を横断して進むことによって、各サブピクセルの測定を行なうことができる。種々の駆動レベル（ゲート電圧又は電流密度）において逐次的に測定を行ない、測定されるサブピクセル毎に I - V 曲線を形成することができる。

30

40

## 【 0 0 4 3 】

## アルゴリズム

図 5 A を参照すると、I - V 曲線 5 0 1 及び 5 0 2 はそれぞれ第 1 及び第 2 のサブピクセルの代表的な特性である。異なるサブピクセルの I - V 曲線は勾配が異なり、且つゲート電圧軸上のシフトが異なる。そのシフトは、M O S F E T 飽和領域の駆動トランジスタの式  $I_d = K (V_{gs} - V_{th})^2$  (Lurch, N 著「Fundamentals of electronics」(2e. New Y

50

ork: John Wiley & Sons, 1971, pg. 110) ) が成り立つようにする際の  $V_{th}$  の差に起因する。  $V_{th}$  の差はしきい値電圧差 503 として示される。勾配差は、駆動トランジスタの移動度の差、又は EL エミッターの電圧若しくは抵抗の差によって引き起こされる可能性がある。

#### 【0044】

測定基準ゲート電圧 510 において、第 1 及び第 2 のサブピクセルによって生成される電流は、電流差 504 として示される量だけ異なる。実際には、曲線 501 及び 502 は、一般的に、互いの一次変換である。これにより、用いられるべきオフセット及び用いられるべき利得を、格納された I - V 曲線全体ではなく、サブピクセル毎に補償できるようになる。基準 I - V 曲線、たとえば、曲線 501 及び 502 の平均を選択することができる。その後、統計技術分野において既知である当てはめ技法によって、その基準に対して、曲線毎に利得及びオフセットを計算することができる。利得及びオフセットは合わせて、サブピクセルのためのステータス信号を構成し、その EL サブピクセル内の駆動トランジスタ及び EL エミッターの特性を表す。それらの測定値を用いて、ステータス信号、すなわち、複数の測定値の平均、時間の経過と共に測定値が指数関数的に重み付けされた移動平均、又は他の平滑化方法の結果を直に形成することができ、当業者には明らかであろう。

#### 【0045】

一般的に、サブピクセルの電流は、別のサブピクセルの電流よりも高いか、又は低い可能性がある。たとえば、温度が高いほど、多くの電流が流れるので、高温環境内にある少しだけ経年変化しているサブピクセルは、低温環境内の経年変化のないサブピクセルよりも多くの電流を引き込むことができる。本発明の補償アルゴリズムは、いずれの事例も取り扱うことができる。

#### 【0046】

図 5 B は、測定された I - V 曲線データの一例を示す。横座標はコード値 (0 . . 255) であり、それは、たとえば、線形マップを通して電圧に対応する。縦座標は、0 . . 1 スケール上の正規化された電流である。I - V 曲線 521 (一点鎖線) 及び 522 (破線) は、EL パネル上の変動の極値を表すために選択された、EL パネル上の 2 つの異なるサブピクセルに対応する。基準 I - V 曲線 530 (実線) は、パネル上の全てのサブピクセルの I - V 曲線の平均として計算された基準曲線である。補償済み I - V 曲線 531 (一点鎖線) 及び 532 (破線) はそれぞれ、I - V 曲線 521 及び 522 を補償した結果である。いずれの I - V 曲線とも、補償後に、基準に厳密に一致する。

#### 【0047】

基準 I - V 曲線は、パネルの特定の領域内のサブピクセルの I - V 曲線の平均として計算することもできる。パネルの異なる領域毎に、又は異なるカラーチャンネル毎に、複数の基準 I - V 曲線を与えることができる。

#### 【0048】

図 5 C は、補償の有効性を示す。横座標はコード値 (0 . . 255) である。縦座標は、基準 I - V 曲線と補償済み I - V 曲線との間の電流デルタ (0 . . 1) である。誤差曲線 541 及び 542 は、利得及びオフセットを用いて補償した後の I - V 曲線 521 及び 522 に対応する。全誤差は全コード値範囲にわたって約  $\pm 1\%$  内にあり、補償に成功していることを示す。この例では、誤差曲線 541 は、利得 = 1.2 及びオフセット = 0.013 を用いて計算され、誤差曲線 542 は、利得 = 0.0835 及びオフセット = -0.014 を用いて計算された。

#### 【0049】

実施態様

図 6 を参照すると、補償器 13 の一実施形態が示される。補償器はサブピクセル 1 つずつに対して動作する。複数のサブピクセルを順次に処理することができる。たとえば、その線形コード値が信号源から従来通りに左から右、上から下の走査順に到着するのに応じて、サブピクセル毎に補償を実行することができる。補償回路部の複数のコピーを並列に

10

20

30

40

50

接続することによって、又は当該技術分野において既知であるように補償器をパイプライン化することによって、複数のピクセルに関して同時に補償を実行することができる。

#### 【0050】

補償器13への入力サブピクセル601の位置、及びそのサブピクセルの線形コード値(入力602)であり、そのコード値は指示される駆動電圧を表すことができる。補償器は、線形コード値(LCV)を変更して、線形ソースドライバのための変更済み線形コード値(CLCV)を生成し、そのコード値は、たとえば、補償済み電圧出力603とすることができる。位置601を用いて、ステータスメモリ64から、そのサブピクセルのためのステータス信号を検索する。その後、ステータス信号、及びオプションで位置601を用いて、係数発生器61によって補償係数が生成される。係数発生器は、LUT、又はパススルー(passthrough)とすることができる。係数は、サブピクセル毎のオフセット及び利得である。ステータスメモリ64及び係数発生器61は、単一のLUTとして一緒に実装することができる。乗算器62が、LCVを利得と乗算し、加算器63が、オフセットを、乗算されたLCVと加算して、CLCV(出力603)を生成する。

10

#### 【0051】

ステータスメモリ64は、選択された時点で得られた各サブピクセルの格納された基準ステータス信号測定値を保持する。ステータス信号測定値は、上記の「データ収集」において記述される測定用回路によって出力されるステータス信号とすることができる。ステータスメモリ64は、フラッシュメモリのような不揮発性RAM、EEPROMのようなROM、又はNVRAM内に基準ステータス信号を格納することができる。

20

#### 【0052】

##### 領域間処理及びビット深度

当該技術分野において既知の画像処理経路は典型的には非線形コード値(NLCV)、すなわち、ルミナンスに対して非線形の関係性を有するデジタル値を生成する(Giorgianni & Madden著「Digital Color Management: encoding solutions」(Reading, Mass.: Addison-Wesley, 1998. Ch. 13, pp. 283-295))。非線形出力を用いることは、典型的なソースドライバの入力領域に一致し、且つコード値精度範囲を人の目の精度範囲に一致させる。しかしながら、補償は電圧領域動作であるので、線形電圧空間において実施されることが好ましい。線形ソースドライバを使用し、ソースドライバの前に領域変換を実行して、非線形領域画像処理経路を線形領域補償器と実効的に統合することができる。この検討はデジタル処理に関するものであるが、アナログ又はデジタル/アナログ混在システムにおいても同様の処理を実行することに留意されたい。また、補償器は、電圧以外の線形空間において動作できることにも留意されたい。たとえば、補償器は線形電圧空間において動作することができる。

30

#### 【0053】

図7を参照すると、象限I 127において領域変換ユニット12、そして象限I 137において補償器13の効果に関するジョーンズダイアグラム表示が示される。この図は、これらのユニットの数学的な効果を示しており、それらのユニットが如何に実現されるかを示すものではない。これらのユニットの実施態様はアナログ又はデジタルとすることができる。象限Iは領域変換ユニット12の動作を表す。軸701上の、非線形コード値(NLCV)とすることができる非線形入力信号が、変換711を通してマッピングすることによって変換され、軸702上に線形コード値(LCV)を形成する。象限IIは補償器13の動作を表す。軸702上のLCVが721及び722のような変換を通してマッピングされ、軸703上に変更済み線形コード値(CLCV)を形成する。

40

#### 【0054】

象限Iを参照すると、領域変換ユニット12がNLCVを受信し、それをLCVに変換する。この変換は、輪郭化及び粒状の黒い染み(crushed blacks)のような目に見える不快なアーティファクトを避けるのに十分な分解能を用いて実行できることが好ましい。デジタルシステムでは、NLCV軸701は、図7に示されるように、量子化することができる。それゆえ、LCV軸702は、2つの隣接するNLCV間の変換711の最も小さ

50

な変化を表すのに十分な分解能を有するべきである。これは、NL CVステップ712及び対応するLCVステップ713として示される。LCVは、その名の通りに線形であるので、LCV軸702全体の分解能は、ステップ713を表すのに十分にすべきである。それゆえ、画像情報の損失を避けるために、LCVは、NL CVよりも細かい分解能を用いて規定できることが好ましい。その分解能は、ナイキストサンプリング定理から類推して、ステップ713の2倍とすることができる。

#### 【0055】

変換711は、基準サブピクセルのための理想的な変換である。それは、任意のサブピクセル、又はパネル全体との関係を持たない。具体的には、変換711は、任意の $V_{th}$ 又は $V_{EL}$ 変動に起因して変更されない。全ての色に対して1つの変換が存在することができるか、又は色毎に1つの変換が存在することができる。領域変換ユニットは、変換711を通して、画像処理経路を補償器から切り離し、それにより、2つが一緒に動作できるようにするが、情報を共有する必要はないので好都合である。これは、両方の実施態様を簡単にする。

10

#### 【0056】

象限IIを参照すると、補償器13が、サブピクセル毎のステータス信号に応答して、サブピクセル毎に、LCVを変更済み線形コード値(CLCV)に変更する。この例では、曲線721及び722はそれぞれ、第1のサブピクセル及び第2のサブピクセルに対する補償器の挙動を表す。 $V_{th}$ の差に応じて、721及び722のような曲線は、軸703上で左右にシフトする必要があるであろう。結果として、CLCVは一般的に、補償のためのヘッドルームを与えるために、すなわち、高い $V_{th}$ 電圧の場合にサブピクセルの補償をクリッピングするのを避けるために、LCVよりも大きな範囲を必要とするであろう。

20

#### 【0057】

一点鎖線矢印に従って、象限Iにおいて示されるように、1のNL CVが、領域変換ユニット12によって、変換711を通して4のLCVに変換される。第1のサブピクセルの場合、補償器13は、象限IIにおいて示されるように、曲線721を通して、それを32のCLCVとして渡すであろう。より高い $V_{th}$ を有する第2のサブピクセルの場合、4のLCVが、曲線722を通して、64のCLCVに変換されるであろう。こうして、補償器は、複数のELサブピクセル内の駆動トランジスタの特性間の差を、且つ複数のELサブピクセル内のELEmitterの特性間の差を補償する。

30

#### 【0058】

種々の実施形態において、領域コンバーター12は、ルックアップテーブルとして、又はこの変換を実行するためのLCDソースドライバと同じような関数として実現することができる。領域コンバーターは、画像処理経路から、8ビット以上のコード値を受信することができる。

#### 【0059】

補償器は、所望の電圧を表す11ビット線形コード値を取り込み、12ビット変更済み線形コード値を生成し、線形ソースドライバ14に送信することができる。その後、線形ソースドライバは、変更済み線形コード値に回答して、取り付けられたELサブピクセルの駆動トランジスタのゲート電極を駆動することができる。補償器は、その入力よりも、その出力において大きなビット深度を有し、補償のためのヘッドルームを与える、すなわち、電圧範囲78を電圧範囲79に拡張し、最小線形コード値ステップ713のために必要とされるような、新たな拡張された範囲にわたって同じ分解能を保持することができる。たとえば、曲線711が数多くのサブピクセルのI-V曲線の平均であるときに、補償器出力範囲は、曲線711の範囲より下に、及びその範囲より上に広がることができるので、実際のI-V曲線は、曲線711の両側に配置される。

40

#### 【0060】

1つの製造工程にわたって最大トランジスタ及びELEmitter差がどうなっていくかを判断するために、そして補償器及びソースドライバが補償するだけの十分な範囲を有することができるようにするために、各パネル設計を特徴付けることができる。

50

## 【 0 0 6 1 】

## 動作の流れ

特定の O L E D パネル設計の大量生産を開始する前に、領域変換ユニット 1 2 及び補償器 1 3 において必要とされる分解能を決定するために、設計が特徴付けられる。必要とされる分解能は、同じ譲受人に譲渡され、同時係属の 2 0 0 7 年 4 月 1 3 日に Alessi 等によって出願された「CALIBRATING RGBW DISPLAYS」と題する米国特許出願第 1 1 / 7 3 4 , 9 3 4 号のようなパネル較正手順と共に特徴付けることができる。これらの決定は、当業者によって行われることができる。

## 【 0 0 6 2 】

一旦、設計が特徴付けられたなら、大量生産を開始することができる。選択された時点、たとえば、製造時、又はパネルの動作寿命に先行する別の時点において、製造されるパネル毎に 1 つ又は複数の I - V 曲線が測定される。これらのパネル曲線は、複数のサブピクセルのための曲線の平均とすることができる。異なる色毎に、又はパネルの異なる領域毎に、別々の曲線が存在することができる。現実的な I - V 曲線を形成するだけの十分な駆動電圧において、電流を測定することができる。I - V 曲線内の任意の誤差が、それらの結果に影響を及ぼす可能性がある。また、製造時に、パネル上のサブピクセル 1 5 毎に、それぞれの基準電流を測定することができ、それぞれのステータス信号を計算することができる。I - V 曲線及び基準電流はパネルと共に格納される。

10

## 【 0 0 6 3 】

図 2 及び図 8 に示される E L サブピクセル 1 5 は、N チャネル駆動トランジスタ及び非反転（共通カソード）E L 構造のためのものある。E L エミッター 2 0 2 は、第 2 の供給電極 2 0 5 に関連付けられ、その電極は駆動トランジスタ 2 0 1 のソース電極であり、ゲート電極 2 0 3 上の電圧が高いほど、多くの光出力を指示し、電圧供給源 2 1 1 は、第 2 の電圧供給源 2 0 6 に対して正であるので、電流は 2 1 1 から 2 0 6 に流れる。しかしながら、本発明は、回路に対する適切な既知の変更を用いて、P チャネル又は N チャネル駆動トランジスタ、及び非反転又は反転（共通アノード）E L エミッターの任意の組み合わせに適用することができる。本発明は、低温ポリシリコン（LTPS）、アモルファスシリコン（a - S i）又は酸化亜鉛トランジスタにも適用することができる。駆動トランジスタ 2 0 1 及び選択トランジスタ 3 6 は、これらのタイプのうちの任意のものが、又は当該技術分野において既知である他のタイプとすることができる。

20

30

## 【 0 0 6 4 】

好ましい実施形態では、本発明は、有機発光ダイオード（O L E D）を含むパネルにおいて用いられ、それらの有機発光ダイオードは、限定はしないが、Tang 等による米国特許第 4 , 7 6 9 , 2 9 2 号及び VanSlyke 等による米国特許第 5 , 0 6 1 , 5 6 9 号において開示されるような、小分子又は高分子 O L E D から構成される。この実施形態では、各 E L エミッターは O L E D エミッターである。有機発光ダイオード材料の多くの組み合わせ及び変形を用いて、そのようなパネルを製造することができる。本発明は、O L E D 以外の E L エミッターにも当てはまる。他の E L エミッタータイプの特性差の表れ方は、本明細書において記述される表れ方とは異なる可能性があるが、それでも、本発明の測定、モデル化及び補償技法を適用することができる。

40

## 【 符号の説明 】

## 【 0 0 6 5 】

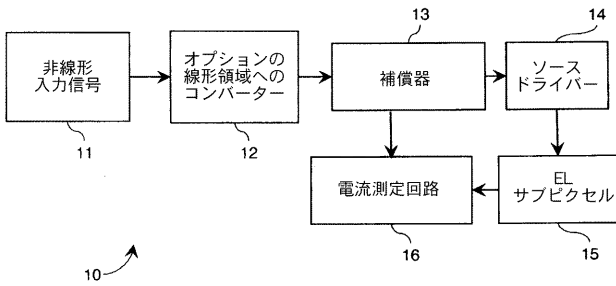
- 1 0 ディスプレイシステム
- 1 1 非線形入力信号
- 1 2 電圧領域へのコンバーター
- 1 3 補償器
- 1 4 線形ソースドライバー
- 1 5 E L サブピクセル
- 1 6 電流測定回路
- 3 0 E L パネル

50

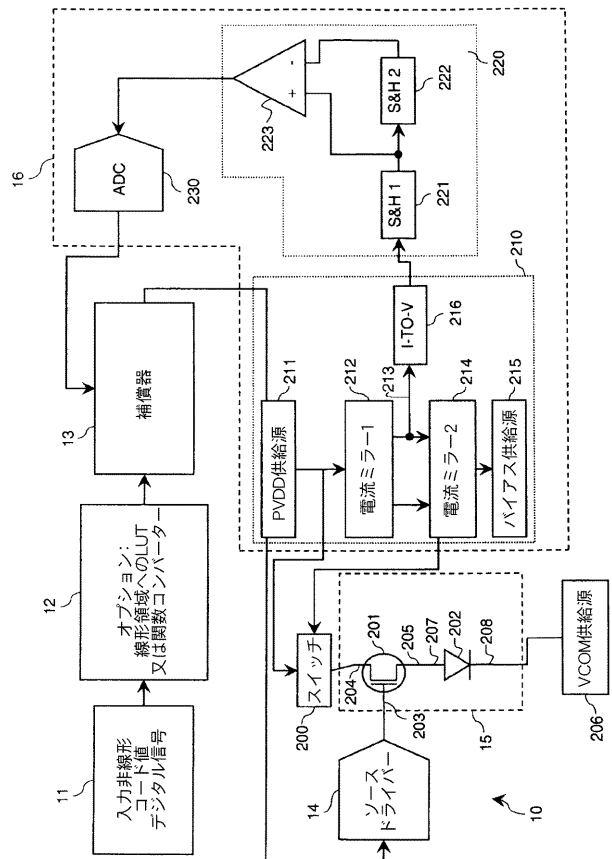
3 2 a	列線	
3 2 b	列線	
3 2 c	列線	
3 3	ゲートドライバー	
3 4	行線	
3 4 a	行線	
3 4 b	行線	
3 4 c	行線	
3 5	サブピクセルマトリックス	
3 6	選択トランジスタ	10
4 1	測定	
4 2	測定	
4 3	差	
4 9	黒レベルの測定	
6 1	係数発生器	
6 2	乗算器	
6 3	加算器	
6 4	ステータスメモリ	
7 8	電圧範囲	
7 9	電圧範囲	20
1 2 7	象限	
1 3 7	象限	
2 0 0	スイッチ	
2 0 1	駆動トランジスタ	
2 0 2	ELエミッター	
2 0 3	ゲート電極	
2 0 4	第1の供給電極	
2 0 5	第2の供給電極	
2 0 6	電圧供給源	
2 0 7	第1の電極	30
2 0 8	第2の電極	
2 1 0	電流ミラーユニット	
2 1 1	電圧供給源	
2 1 2	第1の電流ミラー	
2 1 3	第1の電流ミラーの出力	
2 1 4	第2の電流ミラー	
2 1 5	バイアス供給源	
2 1 6	電流 / 電圧コンバーター	
2 2 0	相関ダブルサンプリングユニット	
2 2 1	サンプル・アンド・ホールドユニット	40
2 2 2	サンプル・アンド・ホールドユニット	
2 2 3	差動増幅器	
2 3 0	アナログ / デジタルコンバーター	
5 0 1	I - V 曲線	
5 0 2	I - V 曲線	
5 0 3	しきい値電圧差	
5 0 4	電流差	
5 1 0	測定基準ゲート電圧	
5 2 1	I - V 曲線	
5 2 2	I - V 曲線	50

- 5 3 0 基準 I - V 曲線
- 5 3 1 補償済み I - V 曲線
- 5 3 2 補償済み I - V 曲線
- 5 4 1 誤差曲線
- 5 4 2 誤差曲線
- 6 0 1 サブピクセルの位置
- 6 0 2 指示される電圧
- 6 0 3 補償済み電圧
- 7 0 1 軸
- 7 0 2 軸
- 7 0 3 軸
- 7 1 1 変換
- 7 1 2 ステップ
- 7 1 3 ステップ
- 7 2 1 変換
- 7 2 2 変換
- 1 0 0 2 ストレージキャパシタ
- 1 0 1 1 バス線
- 1 0 1 2 シートカソード

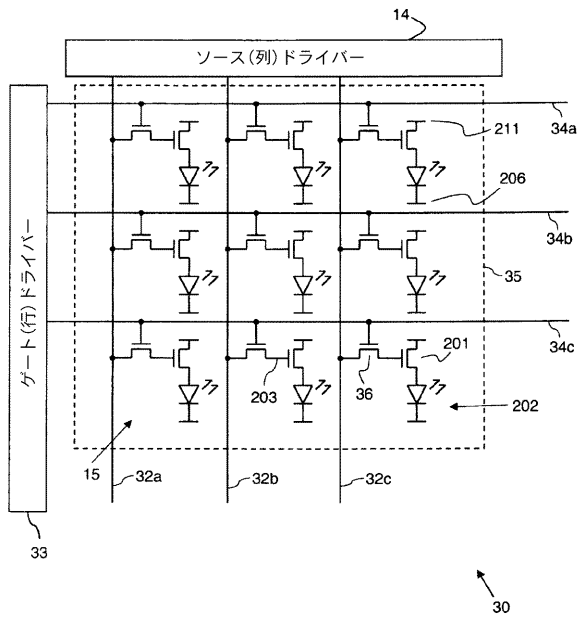
【 図 1 】



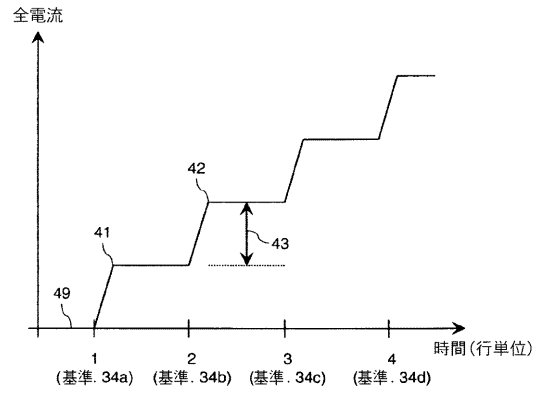
【 図 2 】



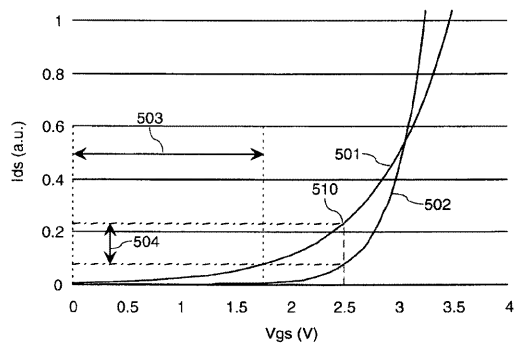
【 図 3 】



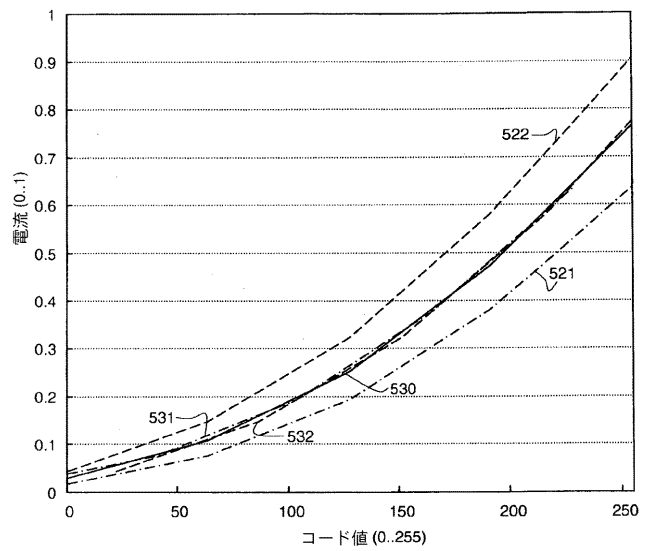
【 図 4 】



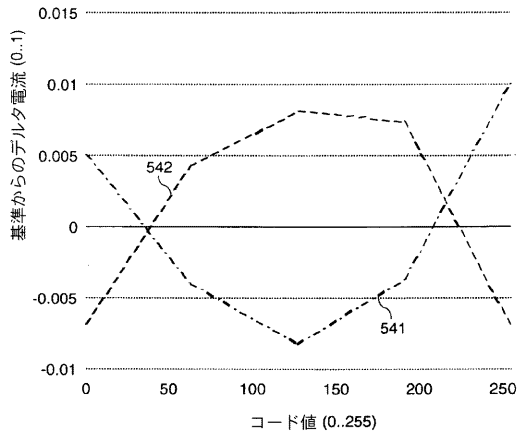
【 図 5 A 】



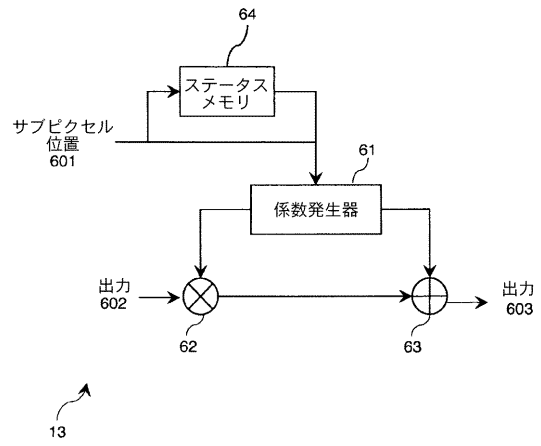
【 図 5 B 】



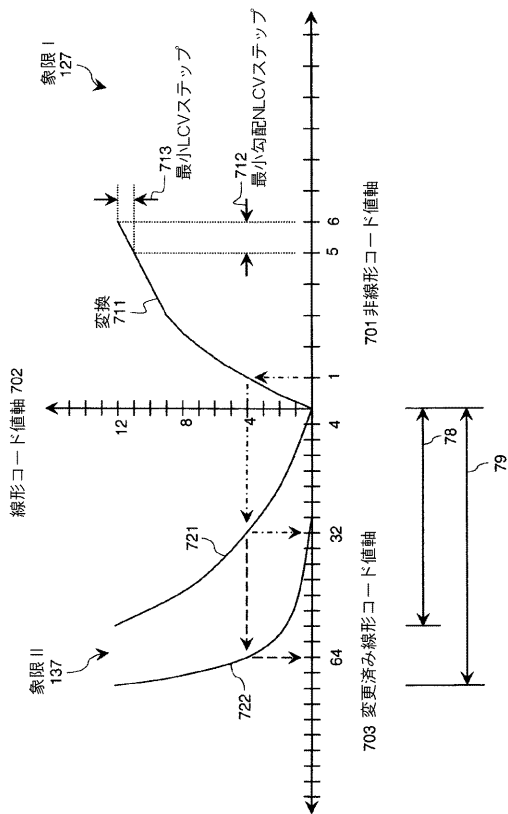
【図5C】



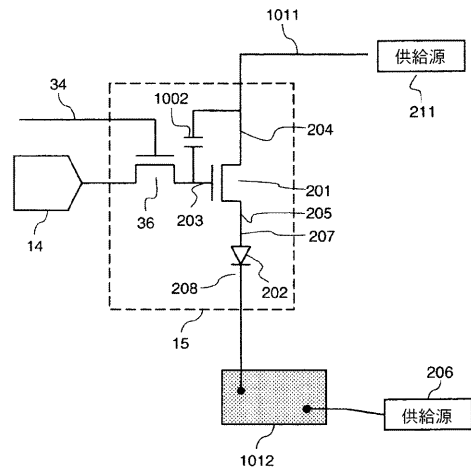
【図6】



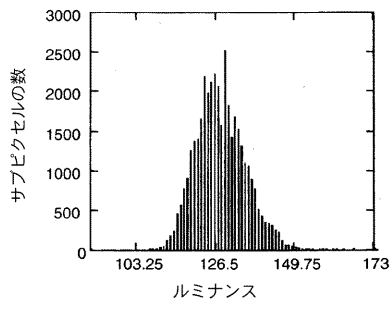
【図7】



【図8】



【 図 9 】



## 【 国際調査報告 】

## INTERNATIONAL SEARCH REPORT

International application No PCT/US2009/006075
---

<b>A. CLASSIFICATION OF SUBJECT MATTER</b> INV. G09G3/32		
According to International Patent Classification (IPC) or to both national classification and IPC		
<b>B. FIELDS SEARCHED</b>		
Minimum documentation searched (classification system followed by classification symbols) G09G		
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched		
Electronic data base consulted during the international search (name of data base and, where practical, search terms used) EPO-Internal		
<b>C. DOCUMENTS CONSIDERED TO BE RELEVANT</b>		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X,P	WO 2009/085113 A2 (EASTMAN KODAK CO [US]; LEON FELIPE ANTONIO [US]; WHITE CHRISTOPHER JAS) 9 July 2009 (2009-07-09) the whole document	1-10
X	WO 2005/101360 A1 (EASTMAN KODAK CO [US]; MIZUKOSHI SEIICHI [JP]; MORI NOBUYUKI [JP]; ONO) 27 October 2005 (2005-10-27) page 5 - page 13; figures 1-6	1-3,6-10
A		4-5
X	US 2007/290958 A1 (COK RONALD S [US]) 20 December 2007 (2007-12-20) paragraph [0016] - paragraph [0058]; figures 1,3-5,6a,6b,6c	1-3,6-10
A		4-5
<input type="checkbox"/> Further documents are listed in the continuation of Box C. <input checked="" type="checkbox"/> See patent family annex.		
* Special categories of cited documents : "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier document but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art. "Z" document member of the same patent family		
Date of the actual completion of the international search  4 February 2010		Date of mailing of the international search report  15/02/2010
Name and mailing address of the ISA/ European Patent Office, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040. Fax: (+31-70) 340-3016		Authorized officer  Fanning, Neil

**INTERNATIONAL SEARCH REPORT**

Information on patent family members

International application No

PCT/US2009/006075

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
WO 2009085113 A2	09-07-2009	US 2009160740 A1	25-06-2009
WO 2005101360 A1	27-10-2005	JP 2005284172 A US 2007210996 A1	13-10-2005 13-09-2007
US 2007290958 A1	20-12-2007	US 2008042943 A1	21-02-2008

## フロントページの続き

(51)Int.Cl. F I テーマコード(参考)  
G 0 9 G 3/20 6 4 2 P

(81)指定国 AP(BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

(74)代理人 100110423  
弁理士 曾我 道治

(74)代理人 100084010  
弁理士 古川 秀利

(74)代理人 100094695  
弁理士 鈴木 憲七

(74)代理人 100111648  
弁理士 梶並 順

(74)代理人 100147566  
弁理士 上田 俊一

(72)発明者 レオン、フェリペ・アントニオ  
アメリカ合衆国、ニューヨーク州、ロチェスター、ステイト・ストリート 3 4 3

(72)発明者 ホワイト、クリストファー・ジェイソン  
アメリカ合衆国、ニューヨーク州、ロチェスター、ステイト・ストリート 3 4 3

(72)発明者 パレット、ギャリー  
アメリカ合衆国、ニューヨーク州、ロチェスター、ステイト・ストリート 3 4 3

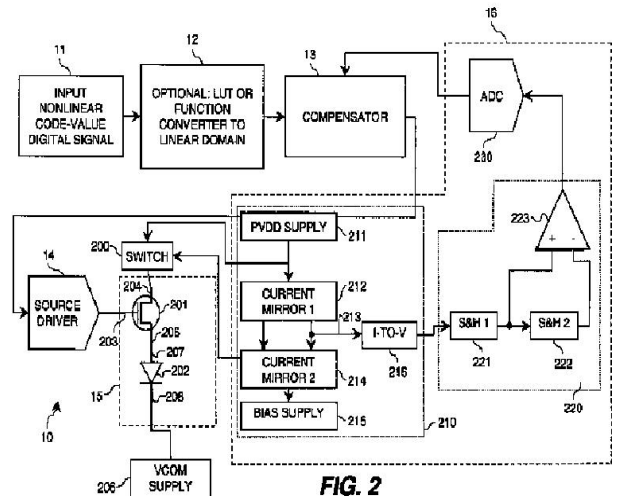
(72)発明者 プリメラーノ、ブルーノ  
アメリカ合衆国、ニューヨーク州、ロチェスター、ステイト・ストリート 3 4 3

Fターム(参考) 5C080 AA06 BB05 CC03 DD05 FF11 JJ02 JJ03 JJ05  
5C380 AA01 AB06 AB22 AB23 AB24 AB34 BA11 BA28 BA38 BA42  
BB04 BD04 CA02 CA04 CA12 CA14 CA39 CB01 CC02 CC26  
CC33 CC62 CD012 CD072 CF05 CF13 CF18 CF19 CF26 CF28  
CF49 DA02 DA06 DA50 EA02 FA03 FA21 FA28 GA18

专利名称(译)	电致发光显示器初始不均匀性补偿驱动信号		
公开(公告)号	<a href="#">JP2012509503A</a>	公开(公告)日	2012-04-19
申请号	JP2011537412	申请日	2009-11-12
[标]申请(专利权)人(译)	全球OLED TECH		
申请(专利权)人(译)	全球豪迪E.科技有限责任公司		
[标]发明人	レオンフェリペアントニオ ホワイトクリストファー・ジェイソン パレットギャリー プリメラノブルーノ		
发明人	レオン、フェリペ・アントニオ ホワイト、クリストファー・ジェイソン パレット、ギャリー プリメラノ、ブルーノ		
IPC分类号	G09G3/30 G09G3/20		
CPC分类号	G09G3/2092 G09G3/3233 G09G2300/0842 G09G2320/0233 G09G2320/0285 G09G2320/029 G09G2320/0295 G09G2320/043 G09G2320/045 G09G2320/0693 G09G2360/16 G09G3/20 G09G3/32		
FI分类号	G09G3/30.J G09G3/20.624.B G09G3/20.641.P G09G3/20.611.H G09G3/20.642.A G09G3/20.642.P		
F-TERM分类号	5C080/AA06 5C080/BB05 5C080/CC03 5C080/DD05 5C080/FF11 5C080/JJ02 5C080/JJ03 5C080 /JJ05 5C380/AA01 5C380/AB06 5C380/AB22 5C380/AB23 5C380/AB24 5C380/AB34 5C380/BA11 5C380/BA28 5C380/BA38 5C380/BA42 5C380/BB04 5C380/BD04 5C380/CA02 5C380/CA04 5C380 /CA12 5C380/CA14 5C380/CA39 5C380/CB01 5C380/CC02 5C380/CC26 5C380/CC33 5C380/CC62 5C380/CD012 5C380/CD072 5C380/CF05 5C380/CF13 5C380/CF18 5C380/CF19 5C380/CF26 5C380 /CF28 5C380/CF49 5C380/DA02 5C380/DA06 5C380/DA50 5C380/EA02 5C380/FA03 5C380/FA21 5C380/FA28 5C380/GA18		
代理人(译)	英年古河 Kajinami秩序 上田俊一		
优先权	12/274559 2008-11-20 US		
其他公开文献	JP5466243B2		
外部链接	<a href="#">Espacenet</a>		

#### 摘要(译)

具有2T1C子像素的电致发光 ( EL ) 面板被补偿初始不均匀性 ( “mura” ) 。在选定的时间测量每个子像素的电流，以提供表示子像素的特性的状态信号。补偿器接收线性代码值并根据状态信号进行更改。线性源驱动程序使用更改的代码值驱动面板。



**FIG. 2**