

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2007-532944
(P2007-532944A)

(43) 公表日 平成19年11月15日(2007.11.15)

(51) Int. Cl.		F I		テーマコード (参考)
G09G 3/30 (2006.01)		G09G 3/30	J	3K107
G09G 3/20 (2006.01)		G09G 3/30	K	5C080
H01L 51/50 (2006.01)		G09G 3/20	641D	
		H05B 33/14	A	
		G09G 3/20	611A	

審査請求 有 予備審査請求 有 (全 14 頁) 最終頁に続く

(21) 出願番号 特願2007-506909 (P2007-506909)
 (86) (22) 出願日 平成16年4月8日 (2004.4.8)
 (85) 翻訳文提出日 平成18年12月11日 (2006.12.11)
 (86) 国際出願番号 PCT/IT2004/000191
 (87) 国際公開番号 W02005/098806
 (87) 国際公開日 平成17年10月20日 (2005.10.20)

(71) 出願人 598070083
 エスティーマイクロエレクトロニクス ソ
 チエタ レスポンサビリティ リミテ
 イタリア国, 20041 アグラテ プリ
 アンツァ, ピア チ. オリベッティ, 2
 (74) 代理人 100058479
 弁理士 鈴江 武彦
 (74) 代理人 100091351
 弁理士 河野 哲
 (74) 代理人 100088683
 弁理士 中村 誠
 (74) 代理人 100108855
 弁理士 蔵田 昌俊
 (74) 代理人 100075672
 弁理士 峰 隆司

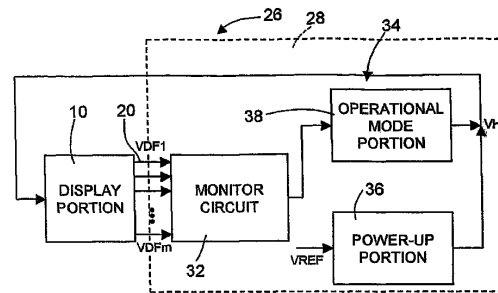
最終頁に続く

(54) 【発明の名称】 OLED受動マトリクスディスプレイのためのドライバ

(57) 【要約】

有機発光ダイオード (organic light-emitting diode, OLED) 受動マトリクスディスプレイ (26) は、ディスプレイ部分 (10) とドライバ部分 (28) とを含む。ディスプレイ部分 (10) は、情報を表示するためのOLED (13) のマトリクスを含む。ドライバ部分 (28) は、監視回路 (32) と電圧調節回路 (34) とを含む。電圧調節回路 (34) は、基準電圧 (VREF) に基づいて供給電圧 (VH) を生成する起動部分 (36) をもつ。モードを切り換える指示にตอบสนองして、電圧調節回路 (34) は、動作モードに切り換えて、供給電圧 (VH) は、OLED (13) を横切る読み出される最大電圧降下に基づいて生成される。

【選択図】 図2



【特許請求の範囲】

【請求項 1】

- 第 1 の方向に伸びている複数の列導体 (16) と、
- 第 1 の方向に直交する第 2 の方向に伸びている複数の行導体 (14) と、
- 各々が列および行と関係付けられて、その選択を可能にしている複数の O L E D (13) と、
- O L E D (13) に結合されていて、O L E D を横切る電圧降下を検出する監視回路 (32) と、
- 電力を O L E D (13) に供給する電圧調節回路 (34) であって、監視回路 (32) に結合されている電圧調節回路 (34) とを含む O L E D 受動マトリックスディスプレイ (26) 10

電圧調節回路 (34) が、2 つの動作モード、すなわち、基準電圧 (VRFE) が電圧調節回路 (34) によって使用されて、電力を O L E D (13) に供給する起動モードと、監視回路 (32) から供給される可変電圧が、電圧調節回路 (34) によって使用されて、電力を O L E D (13) に供給する動作モードとをもつように構成されていることを特徴とする O L E D 受動マトリックスディスプレイ (26)。

【請求項 2】

電圧調節回路が、基準電圧 (VREF) を受信し、第 1 の電力供給量を生成する起動モード手段 (36) と、前記電圧降下を受信し、第 2 の電力供給量を生成する動作モード手段 (34) とを含むことを特徴とする請求項 1 記載の O L E D 受動マトリックスディスプレイ。 20

【請求項 3】

電圧調節回路 (34) が、供給ノード (VH) を含み、電圧が、供給ノード (VH) から O L E D (13)、第 1 の回路ループ (54)、および第 2 の回路ループ (56) へ供給されることができ、これらは、交互に選択可能であり、第 1 の回路ループ (54) は、選択されると、基準電圧 (VREF) を供給ノード (VH) へ結合し、第 2 の回路ループ (56) は、選択されると、監視回路 (32) を供給ノード (VH) へ結合する請求項 1 または 2 記載の O L E D 受動マトリックスディスプレイ。

【請求項 4】

第 1 の回路ループ (54) および第 2 の回路ループ (56) が、回路ループの交互の選択を可能にするスイッチ (58) に結合されている請求項 3 記載の O L E D 受動マトリックスディスプレイ。 30

【請求項 5】

第 1 の回路ループ (54) が、抵抗器分圧器 (64) と演算増幅器 (62) とを含み、抵抗器分圧器が、演算増幅器 (62) の一方の入力に結合され、基準電圧 (VREF) が、演算増幅器 (62) の第 2 の入力に結合されている請求項 3 または 4 記載の O L E D 受動マトリックスディスプレイ。

【請求項 6】

第 2 の回路ループ (56) が、監視回路 (32) に結合された第 1 の入力と、供給ノード (VH) に結合された第 2 の入力とをもつ演算増幅器 (66) を含む請求項 3 ないし 5 の何れか 1 項記載の O L E D 受動マトリックスディスプレイ。 40

【請求項 7】

第 2 の入力と供給ノード (VH) との間に結合された電圧オフセット (68) をさらに含む請求項 6 記載の O L E D 受動マトリックスディスプレイ。

【請求項 8】

第 1 の回路ループ (54) および第 2 の回路ループ (56) が、D C - 対 - D C 変換器 (60)、スイッチ (58)、および供給ノード (VH) を含む共通部分をもち、D C - 対 - D C 変換器 (60) が、スイッチ (58) と供給ノード (VH) との間に結合されている請求項 3 ないし 7 の何れか 1 項記載の O L E D 受動マトリックスディスプレイ。

【請求項 9】

監視回路 (32) がピーク検出器 (51) を含み、O L E D (13) によって使用された最大 50

電圧を検出する請求項 1 ないし 8 の何れか 1 項記載の O L E D 受動マトリックスディスプレイ。

【請求項 1 0】

ピーク検出器 (51) が、O L E D (13) を横切る電圧降下を読み出すために、O L E D (13) に結合された多数入力の緩衝器 (46) と、O L E D (13) によって使用された最大電圧を蓄積するために、多数入力の緩衝器 (46) の出力に結合されたコンデンサ (50) とを含む請求項 9 記載の O L E D 受動マトリックスディスプレイ。

【請求項 1 1】

O L E D (13) を横切る電圧降下を読み出すこと (84) と、
O L E D (13) によって使用された最大電圧を蓄積すること (86) と、
動作モード中に、最大電圧に基づいて、O L E D (13) に供給される電圧を調節すること (88) とを含む O L E D 受動マトリックスディスプレイを駆動する方法であって、
動作モードに切り換える (82) の前の起動モード中に、基準電圧 (VREF) を使用して、O L E D に供給される電圧を生成すること (80) を特徴とする方法。

10

【請求項 1 2】

最大電圧を蓄積すること (86) が、コンデンサ (50) を使用して達成される請求項 1 1 記載の方法。

【請求項 1 3】

切り換えること (82) が、所定の時間期間後に行われる請求項 1 1 または 1 2 記載の方法。

20

【請求項 1 4】

動作モード中に O L E D (13) に供給される電圧が、最大電圧とオフセット電圧 (68) との和に比例する請求項 1 1 ないし 1 3 の何れか 1 項記載の方法。

【請求項 1 5】

オフセット電圧 (68) が、外部の制御装置によって制御される請求項 1 4 記載の方法。

【請求項 1 6】

読み出しが、多数入力の緩衝器 (46) を使用して行われる請求項 1 1 ないし 1 5 の何れか 1 項記載の方法。

【発明の詳細な説明】

【技術分野】

30

【0 0 0 1】

本発明は、ディスプレイ、とくに、有機発光ダイオード (Organic Light-Emitting Diode, OLED) の受動マトリックスディスプレイのためのドライバに関する。

【背景技術】

【0 0 0 2】

液晶ディスプレイ (liquid crystal display, LCD) は、今日使用されている最も一般的なタイプのフラットパネルディスプレイである。しかしながら、LCD にとっての 1 つの欠点は、それらが、パネルを照明するために、別個の光源、一般に、蛍光バックライトを必要とすることである。事実、LCD の輝度は、そのバックライトのみに依存し、このバックライトが、LCD の寿命を制限している。

40

【0 0 0 3】

これらの欠点のために、O L E D ディスプレイが、人気を得ている。O L E D ディスプレイは、自己発光し、したがって、別個のバックライトを必要としない。受動マトリックス O L E D ディスプレイは、単純な構造をもち、文字数字ディスプレイ (alphanumeric display) のような、低コストで、少ない情報内容の応用によく適している。能動マトリックス O L E D は、ビデオおよびグラフィックスを含む、高解像度で、多くの情報内容の応用を可能にする集積電子バックプレーンをもつ。何れにしても、O L E D ディスプレイは、(180 度までの) 広い視覚、高速応答、高解像度、および良好な表示品質をもつ、非常に薄くて、コンパクトなディスプレイである。

【0 0 0 4】

50

基本的なOLEDセルは、陽極と金属の陰極との間に挟まれた薄い有機層のスタックを含んでいる。有機層は、通常、正孔注入層、正孔移送層、放出層、および電子移送層を含む。放出層は、主に、光の発生またはエレクトロルミネセンスを担当する。具体的には、適切な電圧がセルに印加されると、注入された正および負の電荷が、放出層において再結合し、光を発生させる。陽極および陰極の有機層の構造は、放出層における再結合プロセスを最大化し、それによって、OLEDディスプレイから出力される光を最大化するように設計されている。

【0005】

OLEDディスプレイの光の出力または輝度は、電流の流れと正比例する。さらに加えて、OLEDのインピーダンスは、増加順電圧(VF)で指数関数的に降下する。したがって、インピーダンスが降下すると、光の出力は急速に増加し、電流の流れの生成と光の出力の生成との間に、事実上、遅延はない。

10

【0006】

OLEDディスプレイに関する1つの問題は、時間にしたがって電流-電圧(I-V)特性が変化することであり、これは、輝度効率および画素対画素の輝度の均一性を劣化させる。動作温度、外部の光(例えば、日光)、ディスプレイ上の画素の位置、等を含む、幾つかの要因が、I-V特性におけるこの変化の一因となる。駆動方法も、I-V特性に影響を与える。例えば、OLED受動マトリックスディスプレイにおいて、使用される1つの方法は、ラインアドレスの多重化(multiplexing line address, MLA)と呼ばれ、OLEDにバイアスをかけるのに必要とされる平均電流を、行のデューティサイクルによって乗算し、等価の多重化電流を計算する。これは、行の数および材料の効率に依存して、平均バイアス電流(薄暗いものから明るいものにおいて、1μAないし1mA)の50ないし200倍であり得る。このような高い電流は、OLEDに対して過剰な電圧降下を起こさせ、これは、無駄な電力消費をもたらす。

20

【0007】

Cambridge Display Technology Limitedの国際出願WO 03/107313A2は、電流および電圧センサを使用し、感知された電圧に応答して、電圧を調節する調節可能な電源を制御することによって、能動マトリックスディスプレイにおける電力消費を低減する技術を開示している。しかしながら、この出願は、単に、ディスプレイの画素によって使用されている電圧および電流の間接的な測定を開示しており、これは、比較的に望ましくない。さらに加えて、OLEDディスプレイの効率的な起動について開示された、明確に定められた技術はない。すなわち、ディスプレイが、最初に、電力をオンにされるとき、画素はオフにされ、OLEDディスプレイによって必要とされる要求電圧は、明確に定められていない。

30

【発明の開示】

【発明が解決しようとする課題】

【0008】

したがって、起動モードによってOLEDを効率的に導き、起動モードが完了した後に、OLEDに供給される電力レベルの調節を可能にすることができるディスプレイが必要とされている。

40

【課題を解決するための手段】

【0009】

従来技術の欠点を克服するために、動作の効率的な起動モードと、正規の定常状態中に必要に基づいてOLEDに供給される電力(例えば、電圧または電流、あるいはこの両者)を調節する能力とを可能にする、OLED受動マトリックスディスプレイが開示される。

【0010】

権利を主張されている発明にしたがって、特許請求項1ないし11に定められているような、OLEDディスプレイおよびその動作方法が与えられる。

【0011】

50

1つの実施形態では、O L E D受動マトリックスディスプレイは、O L E Dによって使用されている実時間の電力レベルを監視する監視回路と、監視回路から受信した信号に応答して、供給電圧を変える電圧調節回路とを含む。起動モード中に、O L E Dによって必要とされている電力が明確に定められていないときは、電圧調節回路は、供給電圧を生成するための基準として、固定基準電圧を使用する。しかしながら、所定の時間期間後に、または外部の信号に応答して、電圧調節回路は、固定基準電圧の読み出しから、監視回路から供給された可変電圧レベルの読み出しへ切り換える。この可変電圧は、O L E Dを横切る電圧降下の直接的な読み出しのような、O L E Dの電圧の読み出しに基づく。この可変電圧レベルに応答して、電圧調節回路は、O L E Dに供給される電圧を変更する。このやり方では、無駄な電力損失はなく、回路は、全てのO L E Dの実時間追跡を得る。

10

【発明を実施するための最良の形態】

【0012】

ここで、本発明の1つの例示的な実施形態が記載され、これは、図面を参照して進められる。

【0013】

図1は、O L E D受動マトリックスディスプレイのディスプレイ部分10を示している。O L E D 13のマトリックス12は、導体の平行する列16と直交して位置する導体の平行する行14を含んでいる。各行14は、O L E D $Dx1$ ないし Dxm （なお、 x は、行番号を示し、 m は、列番号を示す）を含み、各列16は、O L E D $D1x$ ないし Dnx （なお、 n は、行番号を示し、 x は、列番号を示す）を含んでいる。各列は、電流生成器18（1ないし m ）でバイアスをかけられ、電流生成器18は、その上流端部において電圧源 VH に、その下流端部において列スイッチ $SC1$ ないし SCm の1つに結合されている。各行14は、行スイッチ $SR1$ ないし SRn の1つを含み、行スイッチ $SR1$ ないし SRn は、O L E Dに結合された上流端部と、陰極21に結合された下流端部とをもつ。列スイッチ $SC1$ ないし SCm と、行スイッチ $SR1$ ないし SRn とは、個々に切り換え可能であり、したがって、各O L E Dは、他のO L E Dとは無関係に、個別に選択されることができる。O L E Dを横切る電圧を直接に測定するために、電圧タップ20は、列に結合され、 $VFD1$ ないし $VFDm$ で示されている。これらの電圧タップ20は、スイッチ $SC1$ ないし SCm の上流または下流に結合され、タップ20は、O L E Dの電圧を外部で読み出すのに使用されることができる。

20

【0014】

電圧源 VH は、O L E Dの“オン”電圧、行14および列16における電圧降下、電流生成器18の電圧飽和、並びにスイッチ（ $SC1$ ないし SCm 、および $SR1$ ないし SRn ）における電圧降下の責任を取るために、十分に高い電圧をもたなければならない。図1には示されていないが、別途記載されるドライバ回路は、電圧源 VH から供給される電力を生成するのに使用される。

30

【0015】

動作において、ディスプレイ部分10は、スキャン動作を行い、スイッチ $SR1$ ないし SRn を連続的にアクティブにすることによって、一度に1行がアクティブにされる。しかしながら、O L E Dのアクティベーションおよびデアクティベーションは、人間の目には検出可能でないような、頻度である。一度に、行スイッチ $SR1$ ないし SRn の1つのみがアクティブにされるので、電圧タップ20は、一度に列内の1つのO L E Dを横切る電圧降下を直接に読み出すのに使用される。このような直接的な測定は、ディスプレイ内の各O L E Dによって使用される電圧を判断する非常に正確なやり方である。

40

【0016】

図2は、ディスプレイ部分10とドライバ部分28とを含むO L E D受動マトリックスディスプレイ26の高レベルのブロック図である。ドライバ部分28は、監視回路32と電圧調節回路34とを含む。監視回路32は、電圧タップ20を介してディスプレイ部分10に結合される。

【0017】

電圧調節回路34は、2つの部分、すなわち、起動部分36（起動手段とも呼ばれる）と、動作モード部分38（動作モード手段とも呼ばれる）とを含む。

50

【0018】

OLED受動マトリクスディスプレイ26が最初に電力をオンにされるとき、起動部分36が電圧調節回路34によって使用される。基準電圧Vrefは、起動部分に供給され、この基準電圧は、第1の時間期間中に、供給電圧VHを生成するのに使用される。所定の時間期間後に、または外部信号に応答して、電圧調節回路34は、供給電圧を生成するために、起動部分36の使用から、動作モード部分38の使用に切り換える。電圧調節回路34は、この第2の時間期間中に、供給電圧を生成するために、監視回路32から供給された電圧を読み出す。起動部分36および動作モード部分38は、図1に示されているディスプレイ部分10へ電力を供給するのに使用される供給ノードVHにおいて、一緒に結合される。

【0019】

図3は、OLED受動マトリクスディスプレイ26のドライバ部分28の詳細な回路の模式図を示す例示的な実施形態である。VFD1ないしVFDmによって示されている(図1からの)電圧タップ20は、例えば、直接接続によって、多数入力の緩衝器(multiple-input buffer)に結合されている。緩衝器46は、並列に接続された“m”個の差動段(ソースとドレインを一緒にもつ多数のゲート)をもつ単純な緩衝器である。ダイオード48、コンデンサ50、および緩衝器46は一緒に、ピーク検出器51として機能し、OLED13(図1参照)を横切る最大電圧降下を検出する。この最大電圧降下は、蓄積のために、参照番号52で示されているように、多数入力の緩衝器46へ再び供給される。コンデンサ50上の電圧は、Vfmaxとして示されていて、ディスプレイ内の画素(すなわち、OLED)の全てを横切る最大電圧降下を表している。コンデンサのサイズは、設計に依存して変わるが、例示的な値は、100ないし300nfの範囲内であり得る。電圧調節回路34は、2本の並列回路ループ54、56を含み、これらは、(回路ループの交互の選択を可能にする)共通のスイッチ58、DC/DC変換器60、および(図1の電圧生成器18に結合された)電圧供給ノードVHを共有している。

【0020】

第1の回路ループ54は、起動部分36(図2参照)に対応し、演算増幅器(OP1)62を含み、演算増幅器62は、スイッチ58に結合された出力と、基準電圧VREFに結合された非反転入力とをもつ。VREFの例示的な値は、1.25ボルトであるが、この値は、設計に基づいて変わる。R1およびR2を含む抵抗器分圧器回路64は、供給電圧VHの割合を、演算増幅器62の反転入力に与えるのに使用される。R1およびR2の値は、設計に依存して変わるが、R1/R2の例示的な比率は、10対20である。

【0021】

第2の回路ループ56は、演算モード部分38(図2参照)に対応し、コンデンサ50に結合された非反転入力をもつ第2の演算増幅器(OP2)66を含み、OLED13を横切る読み出される最大電圧を供給する。演算増幅器66も、電圧オフセット68を経由して、電圧供給ノードVHに結合されている反転入力をもつ。電圧オフセット68は、ディスプレイ26の電圧生成器18の飽和範囲を考慮に入れ、デジタル-対-アナログ変換器(図示されていない)によって外部で制御され得る。したがって、電圧調節回路34によって供給される電圧は、OLEDを横切る読み出される最大電圧と、電圧オフセット68との和に比例する。

【0022】

図4は、OLEDディスプレイを動作する方法のフローチャートである。プロセスボックス80において、電圧調節回路34は、基準電圧(VREF)を使用して、動作の起動モード中に、供給電圧を生成する。プロセスボックス82において、準備期間の後で、電圧調節回路34は、スイッチ58を切り換えることによって、起動モードから動作モードへ切り換える。当技術においてよく理解されているように、このようなスイッチ58を制御する多くのやり方がある。例えば、外部プロセッサが、ディスプレイの状態に基づいて、スイッチを制御することができるか、またはタイマが、所定の時間期間の後で信号を与えて、スイッチを制御することができる。

【0023】

プロセスボックス84において、監視回路32は、OLEDを横切る電圧降下を直接に読み

10

20

30

40

50

出す。このような読み出しは、ディスプレイの動作中に実時間で行われる。プロセスボックス86において、OLEDのピーク電圧が、蓄積される。したがって、OLEDディスプレイ内の何れのOLEDによって使用された最大電圧も、コンデンサ50上に蓄積される。プロセスボックス88において、ピーク電圧は、電圧調節回路34によって使用され、供給ノードVH上の現在供給されている電圧を調節するか、または維持する。

【0024】

これまでの記述を考慮して、全てが特許請求項に定められているように本発明の範囲内に含まれる多数の修正および変更を、本明細書に記載され、示されているデバイスおよび方法に対して行うことができることが明らかである。

【0025】

例えば、特定のディスプレイ部分が図1に示されているが、監視回路は、受動マトリックスOLEDディスプレイに使用される他のタイプのディスプレイ部分を読み出すのに使用され得る。さらに加えて、特定のタイプのピーク検出器が使用されるが、当業者には、多様なピーク電圧検出器が使用され得ることが分かる。またさらに、電圧は列から監視されるが、回路は、個別に各画素を横切る電圧を監視するように容易に配置され得る。最後に、上述の設計では、各OLEDが監視されるが、希望であれば、全てよりも少ないOLEDが監視され得ることが分かるであろう。

【図面の簡単な説明】

【0026】

【図1】OLED受動マトリックスディスプレイのディスプレイ部分の回路図。

【図2】本発明の1つの例示的な実施形態にしたがう、OLED受動マトリックスディスプレイの高レベルのブロック図。

【図3】図2のブロック図の特徴をさらに示す詳細な回路図。

【図4】OLED受動マトリックスディスプレイを動作する方法のフローチャート。

【符号の説明】

【0027】

12・・・マトリックス、13・・・OLED、14・・・行、16・・・列、18・・・電流生成器、20・・・電圧タップ、21・・・陰極、26・・・OLED受動マトリックスディスプレイ、28・・・ドライバ部分、46・・・緩衝器、48・・・ダイオード、50・・・コンデンサ、51・・・ピーク検出器、54・・・第1の回路ループ、56・・・第2の回路ループ、58・・・共通のスイッチ、62、66・・・演算増幅器、64・・・抵抗器分圧器、68・・・電圧オフセット。

10

20

30

【 図 1 】

図 1

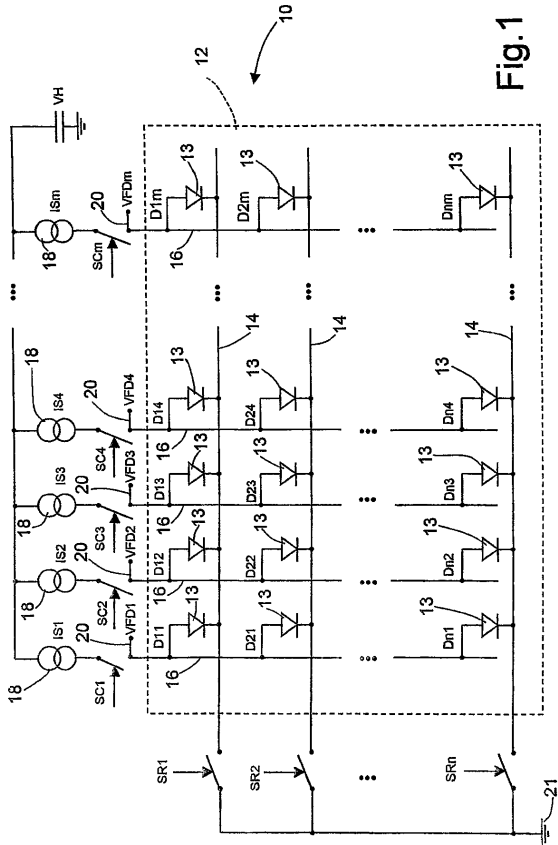


Fig.1

【 図 2 】

図 2

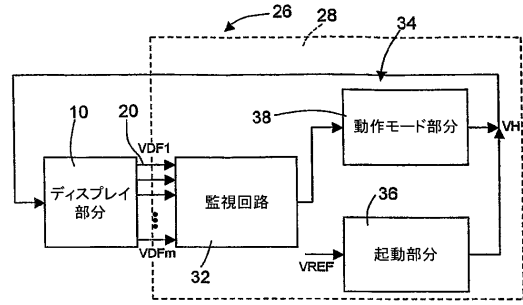


Fig.2

【 図 3 】

図 3

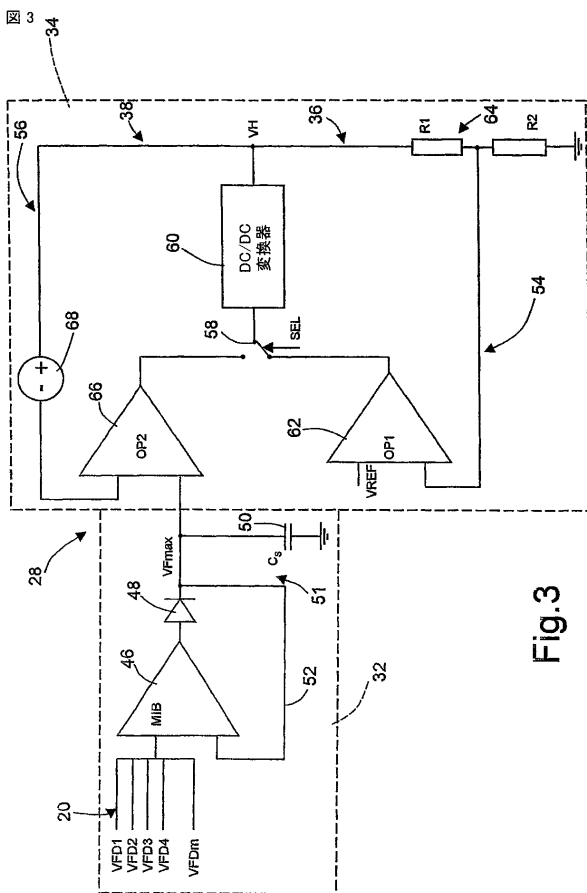


Fig.3

【 図 4 】

図 4

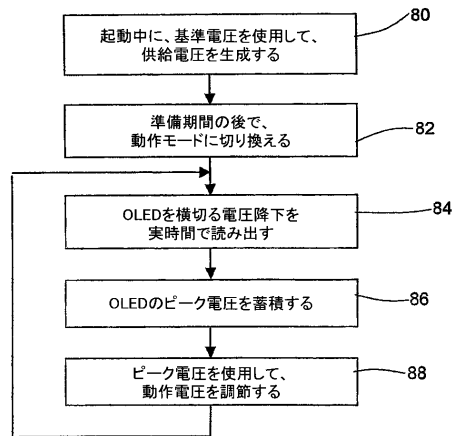


Fig.4

【手続補正書】

【提出日】平成18年2月23日(2006.2.23)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

- 第1の方向に伸びている複数の列導体(16)と、
- 第1の方向に直交する第2の方向に伸びている複数の行導体(14)と、
- 各々が列および行と関係付けられて、その選択を可能にしている複数のOLED(13)と、
- OLED(13)に結合されていて、OLEDを横切る電圧降下を検出する監視回路(32)と、
- 電力をOLED(13)に供給する電圧調節回路(34)であって、監視回路(32)に結合されている電圧調節回路(34)とを含むOLED受動マトリックスディスプレイ(26)であって、

電圧調節回路(34)が、2つの動作モード、すなわち、基準電圧(VRFE)が電圧調節回路(34)によって使用されて、電力をOLED(13)に供給する起動モードと、監視回路(32)から供給される可変電圧が、電圧調節回路(34)によって使用されて、電力をOLED(13)に供給する動作モードとをもつように構成されていて、電圧調節回路(34)が、供給ノード(VH)を含み、電圧が、供給ノード(VH)からOLED(13)、第1の回路ループ(54)、および第2の回路ループ(56)へ供給されることができ、これらは、交互に選択可能であり、第1の回路ループ(54)は、選択されると、基準電圧(VREF)を供給ノード(VH)へ結合し、第2の回路ループ(56)は、選択されると、監視回路(32)を供給ノード(VH)へ結合し、第1の回路ループ(54)および第2の回路ループ(56)が、DC-対-DC変換器(60)、スイッチ(58)、および供給ノード(VH)を含む共通部分をもち、DC-対-DC変換器(60)が、スイッチ(58)と供給ノード(VH)との間に結合されているOLED受動マトリックスディスプレイ。

【請求項2】

電圧調節回路が、基準電圧を受信し、第1の電力供給量を生成する起動モード手段(36)と、前記電圧降下を受信し、第2の電力供給量を生成する動作モード手段(34)とを含むことを特徴とする請求項1記載のOLED受動マトリックスディスプレイ。

【請求項3】

第1の回路ループ(54)および第2の回路ループ(56)が、回路ループの交互の選択を可能にするスイッチ(58)に結合されている請求項1記載のOLED受動マトリックスディスプレイ。

【請求項4】

第1の回路ループ(54)が、抵抗器分圧器(64)と演算増幅器(62)とを含み、抵抗器分圧器が、演算増幅器(62)の一方の入力に結合され、基準電圧(VREF)が、演算増幅器(62)の第2の入力に結合されている請求項1ないし3の何れか1項記載のOLED受動マトリックスディスプレイ。

【請求項5】

第2の回路ループ(56)が、監視回路(32)に結合された第1の入力と、供給ノード(VH)に結合された第2の入力とをもつ演算増幅器(66)を含む請求項1ないし4の何れか1項記載のOLED受動マトリックスディスプレイ。

【請求項6】

第2の入力と供給ノード(VH)との間に結合された電圧オフセット(68)をさらに含む請求項5記載のOLED受動マトリックスディスプレイ。

【請求項 7】

監視回路(32)がピーク検出器(51)を含み、OLED(13)によって使用された最大電圧を検出する請求項1ないし6の何れか1項記載のOLED受動マトリックスディスプレイ。

【請求項 8】

ピーク検出器(51)が、OLED(13)を横切る電圧降下を読み出すために、OLED(13)に結合された多数入力の緩衝器(46)と、OLED(13)によって使用された最大電圧を蓄積するために、多数入力の緩衝器(46)の出力に結合されたコンデンサ(50)を含む請求項7記載のOLED受動マトリックスディスプレイ。

【 国際調査報告 】

INTERNATIONAL SEARCH REPORT

International Application No
PCT/JP2004/000191

A. CLASSIFICATION OF SUBJECT MATTER IPC 7 G09G3/22		
According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED		
Minimum documentation searched (classification system followed by classification symbols) IPC 7 G09G		
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched		
Electronic data base consulted during the International search (name of data base and, where practical, search terms used) EPO-Internal, WPI Data, PAJ		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	EP 1 341 147 A (PIONEER TOHOKU CORP) 3 September 2003 (2003-09-03)	1-7
Y	paragraphs '0014!', '0024!' - '0027!', '0029!', '0037!' - '0044!', '0055!', '0056!; figure 1	9-16
Y	GB 2 389 952 A (CAMBRIDGE DISPLAY TECH) 24 December 2003 (2003-12-24) page 20, line 2 - line 17; figures 6-10 page 21, line 4 - line 11 page 21, line 29 - page 25, line 10	9-16
X	US 2002/175634 A1 (ISHIZUKA SHINICHI ET AL) 28 November 2002 (2002-11-28) paragraphs '0014!' - '0017!', '0049!' - '0054!', '0059!', '0060!', '0067!', '0072!', '0079!', '0085!; figures 6,9,11,13	1,2, 11-16
----- -/-		
<input checked="" type="checkbox"/> Further documents are listed in the continuation of box C.		<input checked="" type="checkbox"/> Patent family members are listed in annex.
* Special categories of cited documents :		
A document defining the general state of the art which is not considered to be of particular relevance		*T* later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
E earlier document but published on or after the international filing date		*X* document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
L document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)		*Y* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.
O document referring to an oral disclosure, use, exhibition or other means		*Z* document member of the same patent family
P document published prior to the international filing date but later than the priority date claimed		
Date of the actual completion of the International search 21 January 2005		Date of mailing of the International search report 02/02/2005
Name and mailing address of the ISA European Patent Office, P.B. 5818 Patentaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016		Authorized officer Vázquez del Real, D

INTERNATIONAL SEARCH REPORT

International Application No
PCT/IT2004/000191

C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT		
Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X A	US 5 594 463 A (SAKAMOTO MITSUNAO) 14 January 1997 (1997-01-14) column 6, line 22 - column 7, line 62; figures 6,7 -----	1,2 3-16

INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No

PCT/IT2004/000191

Patent document cited in search report		Publication date	Patent family member(s)	Publication date
EP 1341147	A	03-09-2003	JP 2003255894 A	10-09-2003
			CN 1441399 A	10-09-2003
			EP 1341147 A2	03-09-2003
			US 2003160744 A1	28-08-2003
GB 2389952	A	24-12-2003	WO 03107318 A1	24-12-2003
US 2002175634	A1	28-11-2002	JP 2002351399 A	06-12-2002
US 5594463	A	14-01-1997	JP 3313830 B2	12-08-2002
			JP 7036409 A	07-02-1995
			JP 3390214 B2	24-03-2003
			JP 7036410 A	07-02-1995

フロントページの続き

(51) Int. Cl. F I テーマコード (参考)
G 0 9 G 3/20 6 7 0 J

(81) 指定国 AP (BW, GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), EA (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OA (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW

(74) 代理人 100109830
弁理士 福原 淑弘

(74) 代理人 100095441
弁理士 白根 俊郎

(74) 代理人 100084618
弁理士 村松 貞男

(74) 代理人 100103034
弁理士 野河 信久

(74) 代理人 100140176
弁理士 砂川 克

(74) 代理人 100092196
弁理士 橋本 良郎

(74) 代理人 100100952
弁理士 風間 鉄也

(74) 代理人 100099759
弁理士 青木 篤

(74) 代理人 100093665
弁理士 蛭谷 厚志

(72) 発明者 ブルビレンティ, フランチェスコ
イタリア国, イ - 9 5 0 2 4 アチレアレ, ピア パチノッティ, 1 5

(72) 発明者 ボンテンポ, グレゴリオ
イタリア国, イ - 9 8 0 5 1 バルチェローナ ポツォ ディ ゴット, ピア カイロリ, 1 1 9
/ ビー 2

(72) 発明者 ムラカタ マサキ
山形県米沢市八幡原 4 - 3 1 4 6 - 7

(72) 発明者 ハヤフジ アキノリ
山形県米沢市八幡原 4 - 3 1 4 6 - 7

F ターム (参考) 3K107 AA01 BB01 CC21 CC31 EE02 EE66 HH00 HH04
5C080 AA06 BB05 FF12 JJ02 JJ03 JJ07

专利名称(译)	OLED无源矩阵显示器驱动器		
公开(公告)号	JP2007532944A	公开(公告)日	2007-11-15
申请号	JP2007506909	申请日	2004-04-08
[标]申请(专利权)人(译)	雅诗兰黛微电子Sochie酱赞助拓数据Rimite		
申请(专利权)人(译)	雅诗兰黛微电子Sochieta Resuponsabirita Rimite		
[标]发明人	プルビレンティフランチェスコ ボンテンボグレゴリオ ムラカタマサキ ハヤフジアキノリ		
发明人	プルビレンティ,フランチェスコ ボンテンボ,グレゴリオ ムラカタ マサキ ハヤフジ アキノリ		
IPC分类号	G09G3/30 G09G3/20 H01L51/50 G09G3/22		
CPC分类号	G09G3/3216 G09G3/22 G09G3/3283 G09G2320/029 G09G2320/041 G09G2320/043 G09G2330/021 G09G2330/028		
FI分类号	G09G3/30.J G09G3/30.K G09G3/20.641.D H05B33/14.A G09G3/20.611.A G09G3/20.670.J		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC21 3K107/CC31 3K107/EE02 3K107/EE66 3K107/HH00 3K107/HH04 5C080/AA06 5C080/BB05 5C080/FF12 5C080/JJ02 5C080/JJ03 5C080/JJ07		
代理人(译)	河野 哲 中村 诚 青木 笃		
其他公开文献	JP4616332B2		
外部链接	Espacenet		

摘要(译)

有机发光二极管 (OLED) 无源矩阵显示器 (26) 包括显示部分 (10) 和驱动器部分 (28)。显示部分 (10) 包括用于显示信息的OLED (13) 的矩阵。驱动器部分 (28) 包括监视电路 (32) 和电压调节电路 (34)。电压调节电路 (34) 具有基于基准电压 (VREF) 生成电源电压 (VH) 的起始部 (36)。响应于切换模式的指令, 电压调节器电路 34 切换到操作模式, 并且基于跨OLED (13) 读取的最大电压降产生电源电压 (VH)。[选择图]图2

