

【特許請求の範囲】

【請求項 1】

発光回路と受光回路を含む画素が行列状に配置されてなる画素アレイ部を有する表示装置であって、

前記受光回路は、受光素子で受光して得られる受光信号をデジタル信号に変換して画素単位で出力するアナログーデジタル変換回路を有する

ことを特徴とする表示装置。

【請求項 2】

前記発光回路は、発光素子として有機 EL 素子を有し、

前記受光回路は、受光期間中に前記有機 EL 素子を逆バイアス状態にすることによって当該有機 EL 素子を前記受光素子として用いる

ことを特徴とする請求項 1 記載の表示装置。

【請求項 3】

前記受光回路は、非晶質あるいは多結晶シリコンで形成されたダイオードを前記受光素子として用いる

ことを特徴とする請求項 1 記載の表示装置。

【請求項 4】

前記アナログーデジタル変換手段は、

前記受光回路の受光素子に流れる電流に応じた電圧を取り込む第 1 のスイッチ手段と、

前記第 1 のスイッチの出力端に一端が接続された保持容量と、

前記保持容量の他端に入力端が接続された反転増幅器と、

前記反転増幅器の入出力端間を選択的に短絡する第 2 のスイッチ手段と、

前記保持容量の一端に基準電圧を与える第 3 のスイッチ手段とを有する

ことを特徴とする請求項 1 記載の表示装置。

【請求項 5】

前記アナログーデジタル変換手段は、前記第 3 のスイッチ手段によって固定の前記基準電圧を前記保持容量の一端に与える

ことを特徴とする請求項 4 記載の表示装置。

【請求項 6】

前記アナログーデジタル変換手段は、前記受光素子に流れる電流に応じた電圧を前記第 1 のスイッチ手段によって異なるタイミングで取り込むとともに、当該取り込みタイミングごとに電圧値が異なる前記基準電圧を前記第 3 のスイッチ手段によって前記保持容量の一端に与える

ことを特徴とする請求項 4 記載の表示装置。

【請求項 7】

発光回路と受光回路を含む画素が行列状に配置されてなる画素アレイ部を有する表示装置の駆動方法であって、

前記受光回路の受光素子で受光して得られる受光信号をデジタル信号に変換して画素単位で出力する

ことを特徴とする表示装置の駆動方法。

【請求項 8】

前記発光回路は、発光素子として有機 EL 素子を有し、

前記受光回路は、受光期間中に前記有機 EL 素子を逆バイアス状態にすることによって当該有機 EL 素子を前記受光素子として用いる

ことを特徴とする請求項 7 記載の表示装置の駆動方法。

【請求項 9】

前記受光回路は、非晶質あるいは多結晶シリコンで形成されたダイオードを前記受光素子として用いる

ことを特徴とする請求項 7 記載の表示装置の駆動方法。

【請求項 10】

前記受光回路の受光素子に流れる電流に応じた電圧を基準電圧と比較することによって前記受光信号をデジタル信号に変換する

ことを特徴とする請求項 7 記載の表示装置の駆動方法。

【請求項 11】

前記受光回路の受光素子に流れる電流に応じた電圧を、電圧値が固定の前記基準電圧と比較する

ことを特徴とする請求項 10 記載の表示装置の駆動方法。

【請求項 12】

前記受光素子に流れる電流に応じた電圧を異なるタイミングで取り込み、当該取り込みタイミングごとに電圧値が異なる前記基準電圧と比較する

10

ことを特徴とする請求項 10 記載の表示装置の駆動方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、表示装置およびその駆動方法に関し、特に表示エレメントとして自発光型の素子（以下、「自発光素子」と呼ぶ）を含む画素が行列状に配置されてなるアクティブマトリクス型表示装置およびその駆動方法に関する。

【背景技術】

【0002】

自発光素子として、例えば、有機薄膜に電界をかけると当該有機薄膜が発光する現象を利用した有機 EL (electroluminescence) 素子がある。この有機 EL 素子を画素の表示エレメントとして用いてなる有機 EL 表示装置は、当該有機 EL 素子が 10 V 以下の低い駆動電圧で数 100 nit の輝度を得ることができるため低消費電力であり、また自発光型の素子であるため液晶表示装置では必須な照明装置を必要とせず、軽量化および薄型化が容易であり、さらには有機 EL 素子の応答速度が数 μ s 程度と非常に高速であるため、液晶表示装置に代表されるホールド型表示装置に比べて動画表示時に残像の問題が発生しなく、表示性能に優れている等の特長を持っている。

20

【0003】

このように、低消費電力で、軽量化および薄型化が容易であり、動画表示時の表示性能に優れている等の特長を持つ有機 EL 表示装置は、近年、特に低消費電力化、軽量化および薄型化が要求される携帯電話や携帯情報端末 (PDA; Personal Digital Assistants) に代表される携帯端末装置の表示装置として用いて好適なフラットパネルディスプレイとして有望視されている。この有機 EL 表示装置の中でも、とりわけ、画素の駆動素子として、多結晶シリコンを活性層とする薄膜トランジスタ (TFT; Thin Film Transistor) を用いたアクティブマトリクス型有機 EL 表示装置の開発が盛んである。

30

【0004】

一方、モバイル機器では、一般に、抵抗薄膜を用いた接触型タッチパネルが座標検出装置として用いられ、情報入力的手段として広く使用されている（例えば、非特許文献 1 参照）。

【0005】

40

【非特許文献 1】雑誌「メカトロニクス」技術調査会、1993, VOL 18, No 12, p. 36-37

【発明の開示】

【発明が解決しようとする課題】

【0006】

しかしながら、接触型タッチパネルでは、接触点における電位変化を検出する方式であるため、2 点以上の接触点を検出することは不可能である。また、表示面上にタッチパネルを配置する構成を採らざるを得ないため、必然的に機器の厚さの増大および表示部の発光輝度の低下を招くという課題がある。

【0007】

50

また、近年、ＣＣＤセンサあるいはＣＭＯＳセンサを搭載し、カメラ機能を備えた携帯電話が広く普及しており、さらに個人認証用に指紋センサを内蔵する携帯電話も登場してきている。しかしながら、これらセンサは画像表示部とは一体となっていないため、機器の実装密度の増加を招くという課題がある。

【０００８】

本発明は、上記課題に鑑みてなされたものであって、その目的とするところは、機器の厚さを厚くしたり、表示部の発光輝度を低下させたりすることなく、画像情報の取り込みが可能な表示装置およびその駆動方法を提供することにある。

【課題を解決するための手段】

【０００９】

上記目的を達成するために、本発明では、発光回路と受光回路を含む画素が行列状に配置されてなる画素アレイ部を有する表示装置において、前記受光回路の受光素子で受光して得られる信号をデジタル信号に変換して画素単位で出力するようにする。

【００１０】

画素アレイ部の各画素は、発光回路と受光回路を含むことで、本来の発光機能（表示機能）を持つことに加えて受光機能をも持つ。そして、受光素子で受光して得られる信号をデジタル信号に変換して出力することで、表示装置外部にＣＣＤセンサやＣＭＯＳセンサを設けなくても画素単位で画像情報を取り込んでデジタルデータで出力したり、タッチパネルを設けなくても画素単位で座標情報を取り込んでデジタルデータで出力したりすることができる。

【発明の効果】

【００１１】

本発明によれば、ＣＣＤセンサやＣＭＯＳセンサを設けたり、タッチパネルを設けたりしなくても、画像情報を取り込むことができるとともに、取り込んだ画像情報をデジタルデータで出力することができるため、機器の厚さを厚くしたり、表示部の発光輝度を低下させたりすることなく、低コストにてシステムを構成できる。

【発明を実施するための最良の形態】

【００１２】

以下、本発明の実施の形態について図面を参照して詳細に説明する。

【００１３】

図１は、本発明の一実施形態に係る表示装置、例えば表示エレメントとして自発光素子である有機ＥＬ素子を含む画素が行列状に配置されてなるアクティブマトリクス型有機ＥＬ表示装置を示す概略構成図である。

【００１４】

図１から明らかなように、本実施形態に係るアクティブマトリクス型有機ＥＬ表示装置１０は、発光回路および受光回路（共に図示せず）を含む多数の画素１１が基板１２上行列状に配置されてなる画素アレイ部（表示エリア部）１３を有するとともに、その周辺駆動回路として、画素アレイ部１３の各画素１１に対して映像信号を供給する例えば４つに分割された水平駆動回路１４－１～１４－４およびその制御回路基板１５と、画素アレイ部１３の各画素１１を行単位で選択する例えば３つに分割された垂直駆動回路１６－１～１６－３およびその制御回路基板１７と、各画素１１の受光回路から出力される受光信号を処理する受光信号処理基板１８とを少なくとも有する構成となっている。

【００１５】

上記構成のアクティブマトリクス型有機ＥＬ表示装置１０において、画素１１は、図２に示すように、発光素子として有機ＥＬ素子２１（図４参照）を有する発光回路２２と受光回路２３を内蔵し、これら回路２２、２３の上方に有機ＥＬ発光層２４が位置する構成となっている。水平駆動回路１４－１～１４－４はＩＣ化されている。水平駆動回路１４－１～１４－４の分割数は４つに限られるものではなく、１つを含んで任意の分割数に設定可能である。垂直駆動回路１６－１～１６－３もＩＣ化されており、その分割数についても、１つを含んで任意の分割数に設定可能である。受光信号処理基板１８は、画素アレ

10

20

30

40

50

イ部 13 が搭載された基板 12 に対して例えば 4 つのフレキシブルケーブル 19-1 ~ 19-4 を介して電氣的に接続されている。

【0016】

画素アレイ部 13 には、m 行 n 列の画素 11 の配列に対して行ごとに制御線群 25-1 ~ 25-m が配線されるとともに、列ごとに映像信号線 26-1 ~ 26-n および受光信号線 27-1 ~ 27-n が配線されている。制御線群 25-1 ~ 25-m の各々は、後述するように、例えば 5 本の第 1 ~ 第 5 の制御線 25A ~ 25D からなり、各一端が垂直駆動回路 16-1 ~ 16-3 に行単位で接続されている。

【0017】

垂直駆動回路 16-1 ~ 16-3 は、主にシフトレジスタによって構成され、画素 11 の発光回路 22 を駆動するとき、第 1 の制御線 25A-1 ~ 25A-m を所定の走査サイクルにて順に走査しつつ駆動することにより、発光駆動すべき画素 11 を行単位で順次選択する。このとき、選択行の各画素 11 には、水平駆動回路 14-1 ~ 14-4 から映像信号線 26-1 ~ 26-n を通して映像信号が供給される。垂直駆動回路 16-1 ~ 16-3 はさらに、画素 11 の受光回路 23 を駆動するとき、第 4, 第 5 の制御線 25D-1 ~ 25D-m, 25E-1 ~ 25E-m を所定の走査サイクルにて順に走査しつつ駆動することにより、発光駆動すべき画素 11 を行単位で順次選択する。このとき、選択行の各画素 11 からは受光回路 23 の受光信号が出力される。

【0018】

(実施例 1)

図 4 は、実施例 1 に係る画素 11 の回路構成を示す回路図である。本実施例に係る画素回路 30 では、発光回路 22 の発光素子である有機 EL 素子 21 が、逆バイアス状態では受光素子として機能することに着目し、当該有機 EL 素子 21 を受光回路 23 の受光素子として兼用するようにしている。

【0019】

発光回路 22 は、有機 EL 素子 21 に加えて、駆動素子として薄膜トランジスタ 221 ~ 224、さらに保持容量 225 を有する構成となっている。図 4 に、薄膜トランジスタ (以下、「TFT」と記す) は、多結晶シリコンを活性層としており、駆動能力の高さから画素ごとの素子サイズを小さく形成できるため、有機 EL 表示装置の高精細化に有利である。

【0020】

有機 EL 素子 21 はカソードが例えばグランドに接続されている。TFT 221 は、映像信号サンプリング用トランジスタであり、例えば N チャネル型トランジスタからなり、ゲートが第 1 の制御線 25A (図 3 の 5 本の制御線群 25-1 ~ 25-m の各 1 本に相当) に、ソースが映像信号線 26 (図 1 のデータ線 26-1 ~ 26-n に相当) にそれぞれ接続されている。

【0021】

TFT 222 は、有機 EL 素子 21 の駆動用トランジスタであり、例えば P チャネル型トランジスタからなり、ゲートが TFT 221 のドレインに、ソースが例えば正電源 VDD にそれぞれ接続されている。TFT 223 は、有機 EL 素子 21 の発光期間制御用トランジスタであり、例えば N チャネル型トランジスタからなり、ゲートが第 2 の制御線 25B (図 3 の 5 本の制御線群 25-1 ~ 25-m の各 1 本に相当) に、ドレインが TFT 222 のドレインに、ソースが有機 EL 素子 21 のアノードにそれぞれ接続されている。保持容量 224 は、TFT 222 のゲート-ソース間に接続されている。

【0022】

受光回路 23 は、例えば N チャネル型の 5 つの TFT 231 ~ 235、保持容量 236 および反転増幅器 237 を有し、受光期間では有機 EL 素子 21 を逆バイアス状態にすることによって当該有機 EL 素子 21 を受光素子として用いる構成となっている。なお、反転増幅器 237 に代えて、増幅度 = 1 のインバータを用いることも可能である。

【0023】

10

20

30

40

50

T F T 2 3 1 は、発光リセット用トランジスタであり、例えば N チャネル型トランジスタからなり、ゲートが第 3 の制御線 2 5 C (図 3 の 5 本の制御線群 2 5 - 1 ~ 2 5 - m の各 1 本に相当) に、ドレインが有機 E L 素子 2 1 のアノードに、ソースがバイアス電源 V b にそれぞれ接続されている。ここで、バイアス電源 V b は、受光時に有機 E L 素子 2 1 が逆バイアス状態になるように、即ちアノード電圧がカソード電圧よりも低くなるように設定されている。本例の場合には、カソード電位がグラウンドレベル (0 [V]) であるために、バイアス電源 V b は負電源となる。T F T 2 3 2 は、受光信号電流制御用トランジスタであり、ゲートが第 4 の制御線 2 5 D (図 3 の制御線群 2 5 - 1 ~ 2 5 - m の各 1 本に相当) に、ソースが有機 E L 素子 2 1 のアノードにそれぞれ接続されている。

【 0 0 2 4 】

10

T F T 2 3 3 は、基準電圧制御用トランジスタであり、ゲートが第 5 の制御線 2 5 E (図 3 の制御線群 2 5 - 1 ~ 2 5 - m の各 1 本に相当) に、ドレインが T F T 2 3 2 のソースにそれぞれ接続され、ソースに基準電圧 V r e f が与えられる。保持容量 2 3 6 は、一端が T F T 2 3 2 のソースと T F T 2 3 3 のドレインの共通接続点 (ノード N 1 1) に接続されている。反転増幅器 2 3 7 は、入力端が保持容量 2 3 6 の他端 (ノード N 1 2) に接続されている。T F T 2 3 4 は、ゲートが第 4 の制御線 2 5 D に、ドレインが反転増幅器 2 3 7 の入力端に、ソースが反転増幅器 2 3 7 の出力端 (ノード N 1 3) にそれぞれ接続されている。T F T 2 3 5 は、ゲートが第 5 の制御線 2 5 E に、ドレインが反転増幅器 2 3 7 の出力端に、ソースが受光信号線 2 7 (図 3 の受光信号線 2 7 - 1 ~ 2 7 - n に相当) にそれぞれ接続されている。

20

【 0 0 2 5 】

この受光回路 2 3 の回路構成において、T F T 2 3 2 ~ 2 3 4、保持容量 2 3 6 および反転増幅器 2 3 7 は、比較回路構成の A / D (アナログ - デジタル) 変換回路 2 3 8 を構成している。すなわち、受光回路 2 3 は、画素ごとに A / D 変換回路 2 3 8 を内蔵し、有機 E L 素子 2 1 を受光素子として用いたときに、当該有機 E L 素子 2 1 で受光して得られるアナログ受光信号をデジタル受光信号に変換して受光信号線 2 7 に出力する構成となっている。

【 0 0 2 6 】

続いて、上記構成の実施例 1 に係る画素回路 3 0 を有するアクティブマトリクス型有機 E L 表示装置 1 0 の動作について説明する。図 5 は、画素回路 3 0 の 1 フレーム期間の動作を示すタイミングチャートである。1 フレーム期間は、発光回路 2 2 による発光動作が行われる発光期間と、受光回路 2 3 による受光動作が行われる受光期間に分けられる。ただし、発光期間と受光期間の順番を逆にすることも可能である。

30

【 0 0 2 7 】

まず、受光期間での受光回路 2 2 の動作について説明する。図 4 に示す画素回路 3 0 において、T F T 2 2 1 は、1 水平サンプリング期間ごとに、垂直駆動回路 1 6 - 1 ~ 1 6 - 3 (図 1、図 3 参照) から第 1 の制御線 2 5 A を通して書き込み走査信号 W S がゲートに与えられることで、映像信号線 2 6 を通して供給される映像信号 S i g をサンプリングする。このサンプリングされた映像信号 S i g は、T F T 2 2 2 のゲートに与えられるとともに、保持容量 2 2 4 によって保持される。

40

【 0 0 2 8 】

その後、垂直駆動回路 1 6 - 1 ~ 1 6 - 3 から第 2 の制御線 2 5 B を通して発光制御信号 L O N が略 V D D レベル (以下、「 “ H ” レベル」と記す) になり、T F T 2 2 3 がオン状態になると、T F T 2 2 2 は、映像信号 S i g の信号レベルに応じた駆動電流を T F T 2 2 3 を介して有機 E L 素子 2 1 に供給し、当該有機 E L 素子 2 1 を映像信号 S i g の信号レベルに対応した輝度で発光させる。この発光駆動が行単位で順次行われることによって画像表示が行われる。最終行 (m 行) の各画素 1 1 の発光駆動が終了すると、受光期間に移行する。

【 0 0 2 9 】

次に、受光期間での受光回路 2 3 の動作について説明する。受光期間に入ると最初に、

50

垂直駆動回路 16-1～16-3 から第 3 の制御線 25C を通して全画素に対して“H”レベルのリセット信号 RESET#1～#m が与えられる。リセット信号 RESET#1～#m が“H”レベル状態にある期間がリセット期間である。このリセット期間では、全画素の TFT231 がオン状態となり、有機 EL 素子 21 のアノードにバイアス電圧 Vb を印加する。ここで、バイアス電圧 Vb が負電圧であるため、有機 EL 素子 21 は逆バイアス状態となり、当該有機 EL 素子 21 の端子間容量には、カソード電位を Vc（本例では、グラウンドレベル）とすると、 $Vb - Vc < 0$ なる電位が充電される。

【0030】

リセット期間が終了すると撮像期間に入る。この撮像期間では、有機 EL 素子 21 に入射する光量によってリーク電流が変化することで、有機 EL 素子 21 の端子間電圧が変化 10
する。リーク電流は、ほぼ入射光エネルギーに対して線形に増加する。したがって、撮像期間終了時の各画素の有機 EL 素子 21 のアノード電圧は、光強度に応じた電位となる。すなわち、高エネルギー光が入射された画素では、アノード電圧はカソード電位 Vc に近づき、逆に、低エネルギー光が入射された画素では、リセット時のアノード電圧に近い電位となる。

【0031】

撮像期間が終了するとデータ読み出し期間に入る。このデータ読み出し期間の受光回路 23 の動作について、図 6 のタイミングチャートを用いて詳細に説明する。なお、図 6 において、図 4 と対応させると、A はノード N11 の電位を、B はノード N12 の電位を、C はノード N13 の電位をそれぞれ示している。 20

【0032】

データ読み出し期間において、垂直駆動回路 16-1～16-3 から第 4 の制御線 25D を通して与えられる読み出し信号 READ が略グラウンドレベル（以下、「“L”レベル」と記す）のときは、TFT232, 235 がオフ状態にある。このとき、読み出し信号 READ の反転信号である非読み出し信号 xREAD が“H”レベルの状態にあるため、TFT233, 234 はオン状態にある。TFT233 がオン状態にあることで、当該 TFT233 を通して基準電圧 Vref がノード N11 に与えられ、当該ノード N11 の電位 A が基準電圧 Vref になる。

【0033】

そして、反転増幅器 237 の入出力端間が TFT234 によって短絡されているため、 30
ノード N12 の電位 B とノード N13 の電位 C が等しくなり、この電位は反転増幅器 237 の動作点電圧 Vinv となる。このとき、保持容量 236 の端子間電圧 Vc2 が $Vc2 = Vinv - Vref$ となり、保持容量 236 はこの電位差を保持する。

【0034】

次に、読み出し信号 READ が“H”レベルに、非読み出し信号 xREAD が“L”レベルになると、TFT232, 235 がオン状態に、TFT233, 234 がオフ状態になる。すると、ノード N11 の電位 A は入力電位 Vin に等しくなる。このとき、ノード N12 の電位 B は、保持容量 236 によってその端子間電圧が保持されているため、 $Vinv + (Vin - Vref)$ なる電位となる。この例では、ノード N12 の電位 B が反転 40
増幅器 237 の動作点電圧 Vinv よりも大きくなるため、ノード N13 の電位 C、即ち反転増幅器 237 の出力電位は“L”レベルとなり、TFT235 を介して出力電圧 Vout として受光信号線 27 に出力される。

【0035】

このように、TFT232～234、保持容量 236 および反転増幅器 237 からなる比較回路構成の A/D 変換回路 238 では、入力電位 Vin と基準電圧 Vref の大小関係により、反転増幅器 237 の出力電位は“L”レベルか“H”レベルのどちらかに落ち着くので、基準電圧 Vref に対する入力電位 Vin の比較動作が可能となる。本実施例に係る受光回路 23 では、この A/D 変換回路 238 により、受光時の有機 EL 素子 21 の端子電位を 1 ビットのデジタルデータに変換し、画素 11 の受光信号として受光信号線 27 を経由して外部へ出力する。

【0036】

(実施例2)

図7は、実施例2に係る画素11の回路構成を示す回路図であり、図中、図4と同等部分には同一符号を付して示している。

【0037】

先述した実施例1に係る画素回路30では、発光回路22の発光素子である有機EL素子21が、逆バイアス状態では受光素子として機能することに着目し、当該有機EL素子21を受光回路23の受光素子として兼用した構成を採っているのに対して、本実施例に係る画素回路40では、受光回路23'が専用の受光素子を持つ構成を採っている。したがって、受光回路23'の構成以外は、実施例1に係る画素回路30と同じであるので、重複する部分についてはその説明を省略するものとする。 10

【0038】

本実施例に係る画素回路40では、受光回路23'の専用の受光素子として、フォトダイオード239を設け、発光回路22と受光回路23'を分離した構成を採っている。フォトダイオード239については、非晶質シリコンあるいは多結晶シリコンTFTのドレインとゲートを接続した所謂ダイオード接続構成のフォトダイオードや、PIN(positive intrinsic negative)ダイオードなどを用いることができる。

【0039】

上記構成の実施例2に係る画素回路40の回路動作については、図5および図6の各タイミングチャートに基づく実施例1に係る画素回路30の回路動作と同様である。なお、受光回路23に専用の受光素子を設けた構成を採ることにより、回路素子が1つ増えるものの、実施例1に係る画素回路30の場合のように、発光動作と受光動作とを順番に行う必要がなく、両動作を非同期に行うことができる利点がある。 20

【0040】

なお、上記実施例1, 2に係る受光回路23, 23'では、基準電圧Vrefの電圧値を固定とし、当該基準電圧Vrefと入力電圧Vinとを比較することによって1ビットのデジタルデータに変換する場合を例に挙げて説明したが、受光動作を複数回行って各受光動作に対応した異なるタイミングで受光信号をTFT232によって取り込む一方、当該取り込みのタイミングごとに基準電圧Vrefの電圧値を変化させ、比較動作を行うことによって多ビットのデジタルデータに変換するように構成することも可能である。この構成を採ることにより、画素11の情報として受光量に応じたデータ、即ち階調データを得ることができる。 30

【0041】

上述したように、発光回路22と受光回路23(23')を含む画素11が行列状に配置されてなる有機EL表示装置10において、画素11ごとにA/D変換回路238を内蔵し、当該A/D変換回路238によって受光信号をデジタル受光信号に変換して出力するようにしたことにより、CCDセンサやCMOSセンサ、さらにはタッチパネルを設けなくても、画像情報を取り込むことができるとともに、取り込んだ画像情報をデジタルデータで外部に出力することができるため、機器の厚さを厚くしたり、表示部の発光輝度を低下させたりすることなく、低コストにてシステムを構成できる。 40

【0042】

特に、発光素子である有機EL素子21を逆バイアス状態にすることによって当該有機EL素子を受光素子として用いるようにしたことにより、画素回路20を構成する素子数を削減できるため、画素回路20の構成を簡略化でき、画素11の微細化を図る上で有利である。

【0043】

また、受光回路23(23')に内蔵するA/D変換回路238が、入力電圧Vinを基準電圧Vrefと比較する比較回路構成の簡単な構成となっていることにより、当該A/D変換回路238を画素ごとに配置することができるため、受光信号処理基板18側にA/D変換回路を設ける必要がなく、外部システムの簡略化を図ることができる。 50

【0044】

なお、上記実施形態では、受光回路23, 23'のA/D変換回路238として、入力電圧 V_{in} を基準電圧 V_{ref} と比較する比較回路構成のものをを用いた場合を例に挙げて説明したが、これに限られるものではなく、画素アレイ部13の画素ごとに配置可能な回路構成のものであれば、どのような回路方式のものであっても良い。

【産業上の利用可能性】

【0045】

本発明に係る表示装置は、画素アレイ部を画面表示部としてのみならず、座標検出装置として用いたり、撮像装置として用いることができるため、モバイル機器に画面表示部兼座標検出装置として搭載したり、カメラ機能を備えた携帯電話等の形態端末装置に画面表示部兼撮像デバイスとして搭載したりすることができる。

10

【図面の簡単な説明】

【0046】

【図1】本発明の一実施形態に係るアクティブマトリクス型有機EL表示装置の構成の概略を示すブロック図である。

【図2】画素の構成の概略を示す平面図である。

【図3】画素アレイ部の構成を示すブロック図である。

【図4】実施例1に係る画素回路の回路構成を示す回路図である。

【図5】実施例1に係る画素回路の1フレーム期間の動作を示すタイミングチャートである。

20

【図6】データ読み出し期間の受光回路の動作説明に供するタイミングチャートである。

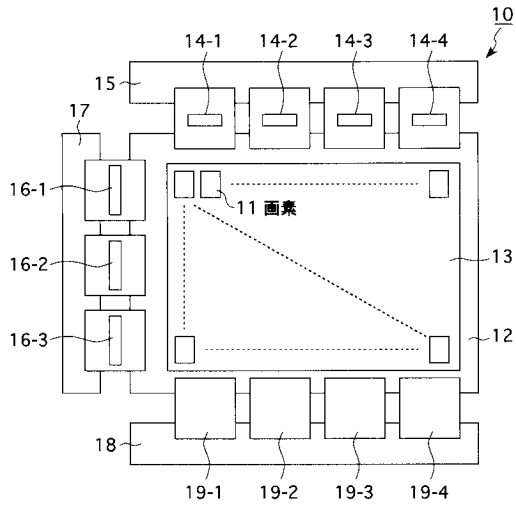
【図7】実施例2に係る画素回路の回路構成を示す回路図である。

【符号の説明】

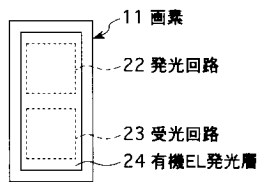
【0047】

10…アクティブマトリクス型有機EL表示装置、11…画素、13…画素アレイ部、14-1～14-4…水平駆動回路、16-1～16-3…垂直駆動回路、21…有機EL素子、22…発光回路、23, 23'…受光回路、30, 40…画素回路、238…A/D変換回路

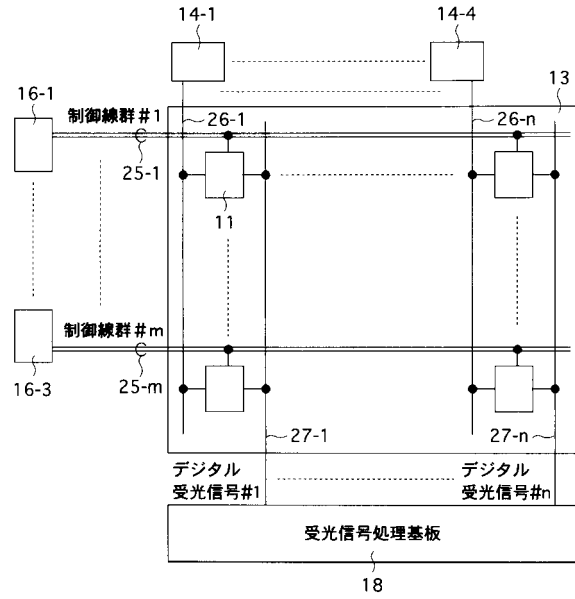
【図 1】



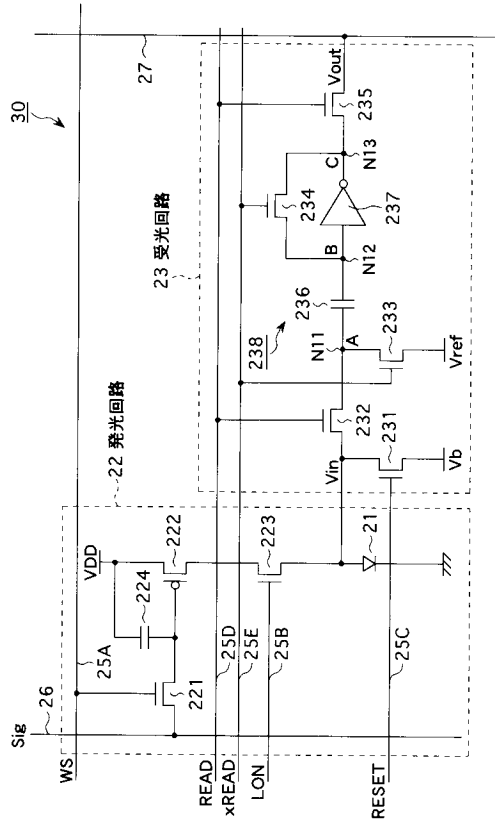
【図 2】



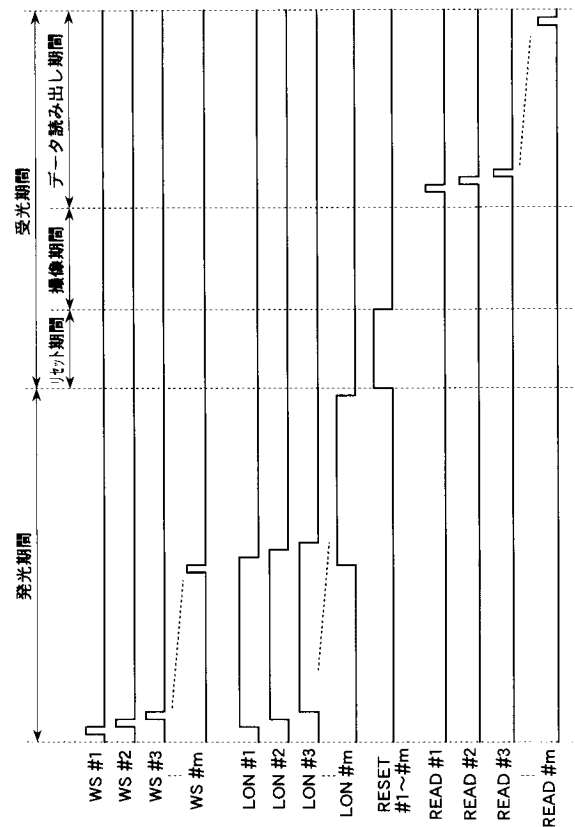
【図 3】



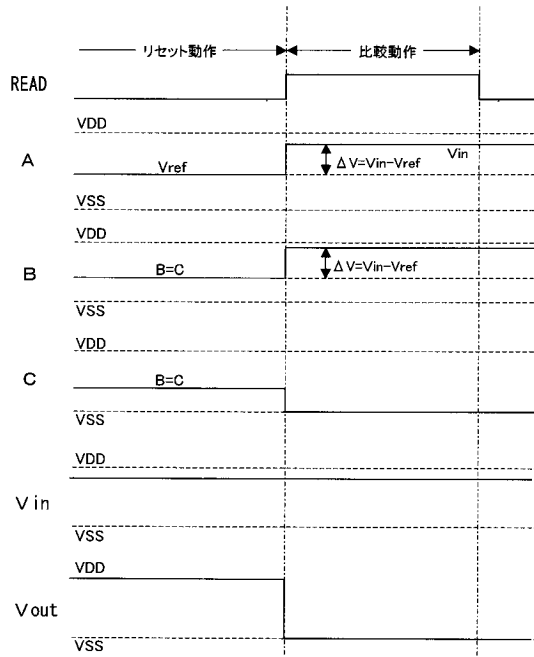
【図 4】



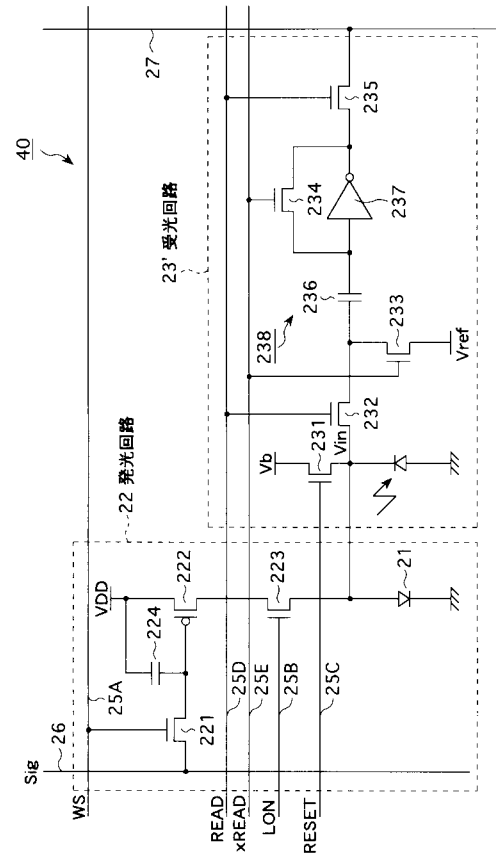
【図 5】



【図 6】



【図 7】



フロントページの続き

(51)Int.Cl. ⁷	F I	テーマコード (参考)
H 0 4 N 5/335	G 0 9 G 3/20 6 8 0 H	5 G 4 3 5
H 0 5 B 33/14	H 0 4 N 5/335 E	
	H 0 5 B 33/14 A	
	H 0 1 L 27/14 C	

Fターム(参考) 5C094 AA15 AA48 AA51 AA56 BA03 BA14 BA27 CA19 DA09 DB02
DB04 EA04 FA01 FB01 FB14 FB20 HA10
5G435 AA18 BB05 CC09 DD10 EE37 EE40 EE47 HH12 HH13 HH14
LL07 LL14

专利名称(译)	显示装置及其驱动方法		
公开(公告)号	JP2005148286A	公开(公告)日	2005-06-09
申请号	JP2003383714	申请日	2003-11-13
[标]申请(专利权)人(译)	索尼公司		
申请(专利权)人(译)	索尼公司		
[标]发明人	中村和夫		
发明人	中村 和夫		
IPC分类号	H01L51/50 G09F9/00 G09F9/30 G09G3/20 G09G3/30 H01L27/146 H04N5/335 H04N5/374 H05B33/14		
FI分类号	G09G3/30.Z G09F9/00.362 G09F9/30.349.Z G09G3/20.612.R G09G3/20.624.B G09G3/20.680.H H04N5/335.E H05B33/14.A H01L27/14.C G09G3/3233 G09G3/3266 G09G3/3275 G09G3/3291 H01L27/146.C H04N5/335.740 H04N5/374		
F-TERM分类号	3K007/AB18 3K007/BA06 3K007/DB03 3K007/GA00 4M118/AA10 4M118/AB01 4M118/BA05 4M118/CA03 4M118/CA05 4M118/CA14 4M118/CB05 4M118/CB06 4M118/FB03 4M118/FB09 4M118/FB13 4M118/FB16 4M118/FB18 4M118/FB19 4M118/FB25 5C024/AX01 5C024/CY50 5C080/AA06 5C080/BB05 5C080/DD21 5C080/FF11 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C094/AA15 5C094/AA48 5C094/AA51 5C094/AA56 5C094/BA03 5C094/BA14 5C094/BA27 5C094/CA19 5C094/DA09 5C094/DB02 5C094/DB04 5C094/EA04 5C094/FA01 5C094/FB01 5C094/FB14 5C094/FB20 5C094/HA10 5G435/AA18 5G435/BB05 5G435/CC09 5G435/DD10 5G435/EE37 5G435/EE40 5G435/EE47 5G435/HH12 5G435/HH13 5G435/HH14 5G435/LL07 5G435/LL14 3K107/AA01 3K107/AA03 3K107/BB01 3K107/CC31 3K107/CC43 3K107/EE04 3K107/HH00 3K107/HH05 5C380/AA01 5C380/AB06 5C380/AB22 5C380/AB23 5C380/AB28 5C380/AB29 5C380/AC11 5C380/AC12 5C380/BA11 5C380/BA28 5C380/BB22 5C380/CA12 5C380/CA48 5C380/CB01 5C380/CB27 5C380/CC01 5C380/CC26 5C380/CC33 5C380/CC39 5C380/CC48 5C380/CC49 5C380/CC52 5C380/CC63 5C380/CC66 5C380/CD014 5C380/CD026 5C380/CD027 5C380/CE04 5C380/CE19 5C380/CF07 5C380/CF23 5C380/CF43 5C380/CF46 5C380/CF49 5C380/CF51 5C380/CF61 5C380/CF68 5C380/DA02 5C380/DA06 5C380/DA35 5C380/DA47 5C380/HA05		
代理人(译)	船桥 国则		
其他公开文献	JP4701603B2		
外部链接	Espacenet		

摘要(译)

要解决的问题：在配备有CCD传感器或CMOS传感器且具有摄像功能的手机和带有内置指纹传感器的手机中，用于个人认证，因为这些传感器未与图像显示单元集成，导致包装密度增加。在具有按行和列排列的像素的有源矩阵型有机EL显示装置中，包括发光电路和光接收电路，在每个像素中内置A/D转换电路，D转换电路238将接收到的光信号转换为数字光接收信号并输出数字光接收信号，从而可以在不提供CCD传感器，CMOS传感器或甚至触摸板的情况下捕获图像信息，并且捕获的图像信息被转换为数字数据输出到外部。点域1

