

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2012-507746

(P2012-507746A)

(43) 公表日 平成24年3月29日(2012.3.29)

| (51) Int. Cl. | F I | テーマコード (参考) |
|-----------------------------|----------------|-------------|
| G09G 3/30 (2006.01) | G09G 3/30 J | 3K107 |
| G09G 3/20 (2006.01) | G09G 3/20 624B | 5C080 |
| H01L 51/50 (2006.01) | G09G 3/20 670J | 5C380 |
| H05B 33/14 (2006.01) | G09G 3/20 641P | |
| | G09G 3/20 631V | |

審査請求 未請求 予備審査請求 未請求 (全 19 頁) 最終頁に続く

(21) 出願番号 特願2011-534504 (P2011-534504)
 (86) (22) 出願日 平成21年10月27日 (2009.10.27)
 (85) 翻訳文提出日 平成23年5月17日 (2011.5.17)
 (86) 国際出願番号 PCT/US2009/005833
 (87) 国際公開番号 W02010/053514
 (87) 国際公開日 平成22年5月14日 (2010.5.14)
 (31) 優先権主張番号 12/260,103
 (32) 優先日 平成20年10月29日 (2008.10.29)
 (33) 優先権主張国 米国 (US)

(71) 出願人 510048417
 グローバル・オーエーディー・テクノロジー・リミテッド・ライアビリティ・カンパニー
 GLOBAL OLED TECHNOLOGY LLC.
 アメリカ合衆国、バージニア州、ハーンドン、パーク・センター・ロード 13873、スイート 330
 13873 Park Center Road, Suite 330, Herndon, VA 20171, United States of America

最終頁に続く

(54) 【発明の名称】 効率変動を補償するエレクトロルミネッセントディスプレイ

(57) 【要約】

駆動トランジスタ(70)が導通していないときに、読出しトランジスタ(80)を有するエレクトロルミネッセント(EL)サブピクセル(60)が電流源(160)によって駆動される。これによりエミッタ電圧信号が生成され、その信号から、ELエミッタ(50)の効率を表す経年変化信号を計算することができる。その経年変化信号を用いて、入力信号(85)を調整し、補償済み駆動信号(95)を生成し、ELエミッタの効率の変化を補償する。

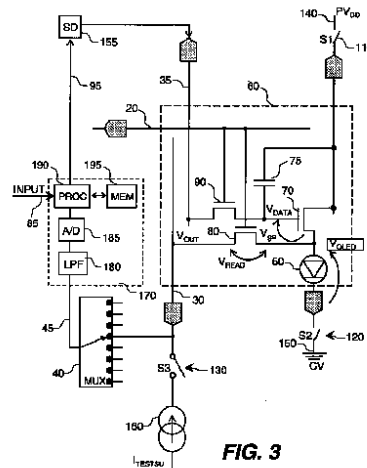


FIG. 3

【特許請求の範囲】

【請求項 1】

エレクトロルミネッセント（EL）サブピクセル内の駆動トランジスタのゲート電極に駆動信号を与える方法であって、

a) 前記駆動トランジスタ、ELエミッタ、及び読出しトランジスタを有する前記ELサブピクセルを設けることであって、前記駆動トランジスタは第1の電極と、第2の電極と、前記ゲート電極とを有する、こと、

b) 第1の電圧源と、該第1の電圧源を前記駆動トランジスタの前記第1の電極に選択的に接続するための第1のスイッチとを設けること、

c) 前記ELエミッタを前記駆動トランジスタの前記第2の電極に接続すること、

d) 前記ELエミッタに接続される第2の電圧源を設けること、

e) 前記読出しトランジスタの前記第1の電極を前記駆動トランジスタの前記第2の電極に接続すること、

f) 電流源と、該電流源を前記読出しトランジスタの前記第2の電極に選択的に接続するための第3のスイッチとを設けること、

g) 前記読出しトランジスタの前記第2の電極に接続される電圧測定回路を設けること

h) 前記第1のスイッチを開き、前記第3のスイッチを閉じると共に、前記電圧測定回路を用いることであって、前記読出しトランジスタの前記第2の電極における電圧を測定して、第1のエミッタ電圧信号を与える、こと、

i) 前記第1のエミッタ電圧信号を用いることであって、前記ELエミッタの効率を表す経年変化信号を与える、こと、

j) 入力信号を受信すること、

k) 前記経年変化信号及び前記入力信号を用いることであって、補償済み駆動信号を与える、こと、並びに

l) 前記補償済み駆動信号を前記駆動トランジスタの前記ゲート電極に与えることであって、前記ELエミッタの効率の変化を補償する、こと、を含む、方法。

【請求項 2】

前記ELエミッタを前記第2の電圧源に選択的に接続するための第2のスイッチを設けることをさらに含み、前記ステップhは、前記第2のスイッチを閉じることを含む、請求項1に記載の方法。

【請求項 3】

前記ステップhは、

i) 第1の時点において前記読出しトランジスタの前記第2の電極において電圧を測定することであって、前記第1のエミッタ電圧信号を与える、こと、

ii) 前記第1のエミッタ電圧信号を格納すること、

iii) 第2の時点において第2のエミッタ電圧信号を測定することであって、該第2の時点は前記第1の時点とは異なる、こと、及び

iv) 前記第2のエミッタ電圧信号を格納すること、

をさらに含む、請求項1に記載の方法。

【請求項 4】

前記ステップiは、前記格納された第1のエミッタ電圧信号及び第2のエミッタ電圧信号を比較することであって、前記経年変化信号を与える、ことをさらに含む、請求項3に記載の方法。

【請求項 5】

前記電圧測定回路は、アナログ/デジタルコンバータを含む、請求項1に記載の方法。

【請求項 6】

前記電圧測定回路は、ローパスフィルターをさらに含む、請求項5に記載の方法。

【請求項 7】

10
20
30
40
50

複数の E L サブピクセルを設けることをさらに含み、前記ステップ h 及び前記ステップ i は、複数の対応する経年変化信号を生成するために前記 E L サブピクセル毎に実行され、前記ステップ j ~ 前記ステップ l は前記対応する経年変化信号を用いて前記複数のサブピクセルのそれぞれについて実行される、請求項 1 に記載の方法。

【請求項 8】

前記ステップ h は、所定の数のそのような E L サブピクセルに対して実行され、その間、該所定の数のサブピクセルは同時に駆動される、請求項 7 に記載の方法。

【請求項 9】

前記 E L サブピクセルは行及び列に配列され、前記方法は、対応する選択トランジスタの前記ゲート電極に接続される複数の行選択線と、対応する前記読出しトランジスタの前記第 2 の電極に接続される複数の読出し線とを設けることをさらに含む、請求項 7 に記載の方法。

10

【請求項 10】

前記所定の数の E L サブピクセルのそれぞれを順次に測定して対応する前記第 1 のエミッタ電圧信号を与えるために前記複数の読出し線に接続されるマルチプレクサを用いることをさらに含む、請求項 9 に記載の方法。

【請求項 11】

前記駆動トランジスタの前記ゲート電極に接続される選択トランジスタを設けることをさらに含み、前記選択トランジスタの前記ゲート電極は前記読出しトランジスタの前記ゲート電極に接続される、請求項 1 に記載の方法。

20

【請求項 12】

各前記 E L エミッタは O L E D エミッタであり、各前記 E L サブピクセルは O L E D サブピクセルである、請求項 1 に記載の方法。

【請求項 13】

前記ステップは、ソースドライバを設けること、及び該ソースドライバを用いることであって、前記駆動トランジスタの前記ゲート電極に前記補償済み駆動信号を与える、用いることをさらに含む、請求項 1 に記載の方法。

【請求項 14】

前記ソースドライバはデジタル / アナログコンバータを含む、請求項 13 に記載の方法。

30

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、固体エレクトロルミネッセントフラットパネルディスプレイに関し、より詳細には、エレクトロルミネッセントディスプレイ構成要素の効率損失を補償する手段を有するそのようなディスプレイに関する。

【背景技術】

【0002】

エレクトロルミネッセント (E L) デバイスは何年にもわたって知られており、最近になって市販のディスプレイデバイスにおいて用いられるようになった。そのようなデバイスは、アクティブマトリクス制御方式及びパッシブマトリクス制御方式の両方を利用し、複数のサブピクセルを利用することができる。各サブピクセルは、 E L エミッタと、 E L エミッタに流れる電流を駆動するための駆動トランジスタとを含む。サブピクセルは通常 2 次元のアレイに配列され、サブピクセル毎に 1 つの行及び列アドレスがあり、サブピクセルには 1 つのデータ値が関連付けられる。赤色、緑色、青色及び白色のような異なる色のサブピクセルをグループ化して、ピクセルを形成する。 E L ディスプレイは、コーティング可能な無機発光ダイオード、量子ドット及び有機発光ダイオード (O L E D) を含む、種々のエミッタ技術から形成することができる。

40

【0003】

固体 O L E D ディスプレイは、優れたフラットパネルディスプレイ技術として大きな関

50

心を集めている。これらのディスプレイは有機材料の薄膜を通して流れる電流を利用して光を生成する。放射される光の色、及び電流から光へのエネルギー変換効率は、有機薄膜材料の組成によって決定される。異なる有機材料は異なる色の光を放射する。しかしながら、ディスプレイが使用されるにつれて、ディスプレイ内の有機材料に経年変化が生じ、光を放射する際の効率が低下する。これにより、ディスプレイの寿命が短くなる。有機材料が異なると、異なる速度で経年変化が生じる可能性があるため、ディスプレイが使用されるにつれて、色によって経年変化に差が生じ、ディスプレイの白色点が変化する。さらに、個々のピクセルは、他のピクセルとは異なる速度で経年変化を生じるので、結果として、ディスプレイが不均一になる可能性がある。

【0004】

材料に経年変化が生じる速度は、ディスプレイの中に流れる電流の量に、それゆえ、ディスプレイから放射された光の量に関連付けられる。ポリマー発光ダイオードにおけるこの経年変化の影響を補償する1つの技法が、Sundahl他による特許文献1において記述されている。この手法は、早期の使用段階において与えられる電流を制御しながら低減し、その後、第2段階においてディスプレイ出力を徐々に減少させることに基づく。この解決策では、後に補償電流量を与えるコントローラ内のタイマが、ディスプレイの動作時間を追跡する必要がある。さらに、一旦、ディスプレイが使用中になると、ディスプレイ動作時間の誤差を回避するために、コントローラをディスプレイに関連付けたままにしなければならない。この技法は、小分子有機発光ダイオードディスプレイの性能を十分に示さないという不都合を有する。さらに、ディスプレイが使用中になっていた時間を累積しなければならないので、コントローラ内にタイミング、計算及び記憶回路部を必要とする。また、この技法は、輝度及び温度レベルが異なる際のディスプレイの挙動の違いには対応せず、異なる有機材料の経年変化の速度が異なることにも対応することができない。

【0005】

Shen他による特許文献2は、ピクセルに加えられる累積駆動電流に基づいて各ピクセルの光出力効率の低下を計算し、予測することによってOLEDディスプレイ内の個々のOLEDエミッタの発光効率の長期変動を補償する方法及び関連するシステムを記述している。その方法は、ピクセル毎に次の駆動電流に適用される補正係数を導出する。この技法では、各ピクセルに加えられる駆動電流を測定し、累積する必要があるため、ディスプレイが使用されるのに応じて絶えず更新されなければならない格納メモリを必要とし、それゆえ、複雑で、大規模な回路部を必要とする。

【0006】

Everttによる特許文献3は、OLEDディスプレイのためのパルス幅変調ドライバを記述している。ビデオディスプレイの一実施形態が、選択された電圧を与えて、ビデオディスプレイ内の有機発光ダイオードを駆動するための電圧ドライバを備える。電圧ドライバは、補正表から、経年変化、列抵抗、行抵抗及び他のダイオード特性を考慮に入れた電圧情報を受信することができる。その発明の一実施形態では、補正表は、通常の回路動作前に、又は動作中に計算される。OLED出力光レベルはOLED電流に対して線形であると仮定されるので、その補正方式は、過渡現象が落ち着くことができるほど十分に長い持続時間にわたってOLEDダイオードの中に既知の電流を送り込み、その後、列ドライバ上に存在するアナログ/デジタルコンバータ(A/D)を用いて対応する電圧を測定することに基づく。較正電流源及びA/Dは、スイッチングマトリクスを通じて、任意の列に切り替えることができる。しかしながら、この技法は、パッシブマトリクスディスプレイにのみ適用可能であり、一般的に利用される、より高性能のアクティブマトリクスディスプレイには適用可能でない。さらに、この技法は、OLED効率損失のような、経年変化に伴うOLEDエミッタの変化に対する補正を一切含まない。

【0007】

Narita他による特許文献4は、複数の発光素子を配列することによって形成される発光素子アレイと、発光素子アレイを駆動し、発光素子のそれぞれから光を放射するための駆動ユニットと、発光素子アレイの発光素子毎の発光回数を格納するためのメモリユニット

10

20

30

40

50

と、各発光素子から放射される光の量が一定に保持されるように、メモリユニット内に格納される情報に基づいて駆動ユニットを制御するための制御ユニットとを備える発光ディスプレイを記述している。その発光ディスプレイを利用する露光ディスプレイ、及びその露光ディスプレイを利用する画像形成装置も開示される。この設計では、使用量を記録するために各ピクセルに送信される各信号に応答する計算ユニットを使用する必要があり、回路設計が非常に複雑になる。

【 0 0 0 8 】

Numao Kojiによる特許文献5は、電流測定回路によって有機EL素子に所定の電圧が印加され、電流の流れが測定され、温度測定回路が有機EL素子の温度を推定する方法を記述している。素子に印加される電圧値、電流値及び推定された温度、予め求められた同じように構成される素子の経年変化に起因する変化、電流-ルミネンス特性の経年変化に起因する変化、及び素子の電流-ルミネンス特性を推定するための特性測定時の温度が比較される。その後、表示データが表示される時間間隔中に素子に供給される電流の量の総計が変更され、それは、電流-ルミネンス特性の推定値、素子内に流れる電流の値、及び表示データに基づいて、本来表示されることになっているルミネンスを与えることができる。この設計は、ピクセルの予測可能な相対的使用量を推定し、ピクセルのグループ又は個々のピクセルの実際の使用量の差に対応しない。それゆえ、色及び空間グループのための補正は、経時的に不正確になる可能性がある。さらに、ディスプレイ内に温度検知回路及び複数の電流検知回路を集積する必要がある。この集積は複雑であり、製造歩留まりを低減し、ディスプレイ内の空間を占有する。

10

20

【 0 0 0 9 】

Ishizuki他による特許文献6は、長期の使用後であっても、ルミネンスを不揃いにすることなく高品質の画像を提供するためのディスプレイパネル駆動デバイス及び駆動方法を開示している。各ピクセルが連続して、かつ独立して光を放射する間に、発光駆動電流の流れが測定される。その後、測定された駆動電流値に基づいて、入力ピクセルデータ毎にルミネンスが補正される。別の態様によれば、1つの駆動電流値が所定の基準電流に等しくなるように、駆動電圧が調整される。さらなる態様では、ディスプレイパネルの漏れ電流に対応するオフセット電流を、駆動電圧発生器回路から出力される電流に加算しながら電流が測定され、結果として生成される電流がピクセル部分のそれぞれに供給される。その測定技法は繰返し行なわれるので、低速である。

30

【 0 0 1 0 】

特許文献7において、Arnold他は、OLEDデバイス(エミッタ)の経年変化を補償する方法を教示する。この方法は、OLEDエミッタに流れる電流を駆動する駆動トランジスタに基づく。しかしながら、当該技術分野において知られている駆動トランジスタは、理想的ではなく、この方法ではOLEDエミッタ経年変化と混同される。低温ポリシリコン(LTPS)トランジスタはディスプレイの表面にわたって不均一なしきい値電圧及び移動度を有する可能性があり、アモルファスシリコン(a-Si)トランジスタは、使用するにつれて変化するしきい値電圧を有する。それゆえ、アーノルド他の方法は、トランジスタがそのような作用を示す回路内では、OLED効率損失を完全には補償しない。さらに、逆方向バイアスのような方法を用いて、a-Siトランジスタしきい値電圧シフトを緩和するとき、逆方向バイアス作用の適切で、かつ費用がかかる可能性がある追跡及び予測を用いなければ、OLED効率損失の補償は信頼性がなくなる可能性がある。

40

【 0 0 1 1 】

それゆえ、エレクトロルミネッセントディスプレイのためのさらに完全な補償手法が必要とされている。

【 先行技術文献 】

【 特許文献 】

【 0 0 1 2 】

【 特許文献 1 】 米国特許第 6 , 4 5 6 , 0 1 6 号

【 特許文献 2 】 米国特許第 6 , 4 1 4 , 6 6 1 号

50

【特許文献3】米国特許出願公開第2002/0167474号

【特許文献4】米国特許第6,504,565号

【特許文献5】特開2002-278514号公報

【特許文献6】米国特許出願公開第2003/0122813号

【特許文献7】米国特許第6,995,519号

【発明の概要】

【発明が解決しようとする課題】

【0013】

それゆえ、本発明の目的は、トランジスタに経年変化がある場合にOLEDエミッタ内の効率の変化を補償することである。

10

【課題を解決するための手段】

【0014】

これは、エレクトロルミネッセント(EL)サブピクセル内の駆動トランジスタのゲート電極に駆動信号を与える方法であって、

a) 前記駆動トランジスタ、ELエミッタ、及び読出しトランジスタを有する前記ELサブピクセルを設けることであって、前記駆動トランジスタは第1の電極と、第2の電極と、前記ゲート電極とを有する、こと、

b) 第1の電圧源と、該第1の電圧源を前記駆動トランジスタの前記第1の電極に選択的に接続するための第1のスイッチとを設けること、

20

c) 前記ELエミッタを前記駆動トランジスタの前記第2の電極に接続すること、

d) 前記ELエミッタに接続される第2の電圧源を設けること、

e) 前記読出しトランジスタの前記第1の電極を前記駆動トランジスタの前記第2の電極に接続すること、

f) 電流源と、該電流源を前記読出しトランジスタの前記第2の電極に選択的に接続するための第3のスイッチとを設けること、

g) 前記読出しトランジスタの前記第2の電極に接続される電圧測定回路を設けること

h) 前記第1のスイッチを開き、前記第3のスイッチを閉じると共に、前記電圧測定回路を用いることであって、前記読出しトランジスタの前記第2の電極における電圧を測定して、第1のエミッタ電圧信号を与える、こと、

30

i) 前記第1のエミッタ電圧信号を用いることであって、前記ELエミッタの効率を表す経年変化信号を与える、こと、

j) 入力信号を受信すること、

k) 前記経年変化信号及び前記入力信号を用いることであって、補償済み駆動信号を与える、こと、並びに

l) 前記補償済み駆動信号を前記駆動トランジスタの前記ゲート電極に与えることであって、前記ELエミッタの効率の変化を補償する、こと、

を含む、方法によって達成される。

【発明の効果】

【0015】

40

本発明の利点は、使用中又は動作時に発光素子の連続的な測定値を累積するための大規模又は複雑な回路部を必要とすることなく、回路部又はトランジスタの経年変化又は不均一性があるディスプレイにおいて有機材料の経年変化を補償する、OLEDディスプレイのようなエレクトロルミネッセントディスプレイである。本発明のさらなる利点は、そのディスプレイが簡単な電圧測定回路部を使用することである。本発明のさらなる利点は、電圧の全ての測定を行なうことによって、電流を測定する方法よりも、変化に反応しやすくなることである。本発明のさらなる利点は、単一の選択線を用いて、データ入力及びデータ読出しを可能にすることができることである。本発明のさらなる利点は、OLED変化の特性評価及び特性補償が特定の素子に特有であり、開放又は短絡される場合がある他の素子によって影響を及ぼされないことである。

50

【図面の簡単な説明】

【0016】

【図1】OLED効率、OLED経年変化及びOLED駆動電流密度の間の関係を示すグラフである。

【図2】本発明を実施する際に用いることができるエレクトロルミネッセント(EL)ディスプレイの一実施形態の概略図である。

【図3】本発明を実施する際に用いることができるELサブピクセル及び接続される構成要素の一実施形態の概略図である。

【図4A】OLEDエミッタの経年変化がルミネンス効率に及ぼす影響を示す図である。

【図4B】OLEDエミッタ又は駆動トランジスタの経年変化がエミッタ電流に及ぼす影響を示す図である。

【図5】本発明の方法の一実施形態のブロック図である。

【図6】OLED効率とOLED電圧の変化との間の関係を示すグラフである。

【発明を実施するための形態】

【0017】

ここで図2を参照すると、本発明を実施する際に用いることができるエレクトロルミネッセント(EL)ディスプレイの一実施形態の概略図が示される。ELディスプレイ10は、行及び列に配列される所定の数のELサブピクセル60のアレイを含む。ELディスプレイ10は複数の行選択線20を含み、ELサブピクセル60の各行が1つの行選択線20を有する。ELディスプレイ10は複数の読出し線30を含み、ELサブピクセル60の各列が1つの読出し線30を有する。各読出し線30は第3のスイッチ130に接続され、第3のスイッチは、較正プロセス中に、読出し線30を電流源160に選択的に接続する。明確に例示するために図示されないが、当該技術分野においてよく知られているように、ELサブピクセル60の各列はデータ線も有する。複数の読出し線30は、1つ又は複数のマルチプレクサ40に接続され、これによって、後に明らかになるように、ELサブピクセルから信号を並列/順次に読み出すことができるようになる。マルチプレクサ40は、ELディスプレイ10と同じ構造の一部とすることもできるし、ELディスプレイ10に対し接続することも切り離すこともできる別の構成とすることもできる。「行」及び「列」は、パネルの任意の特定の向きを意味しないことに留意されたい。

【0018】

ここで図3を参照すると、本発明を実施する際に用いることができるELサブピクセルの一実施形態の概略図が示される。ELサブピクセル60は、ELエミッタ50と、駆動トランジスタ70と、キャパシタ75と、読出しトランジスタ80と、選択トランジスタ90とを備える。トランジスタのそれぞれは、第1の電極と、第2の電極と、ゲート電極とを有する。第1のスイッチ110によって駆動トランジスタ70の第1の電極に第1の電圧源140が選択的に接続され、第1のスイッチはELディスプレイ基板上に、又は別の基板上に配置することができる。「接続される」は、要素が直に接続されるか、又は別の構成要素、たとえば、スイッチ、ダイオード若しくは別のトランジスタを介して電氣的に接続されることを意味する。駆動トランジスタ70の第2の電極はELエミッタ50に接続され、第2のスイッチ120によってELエミッタ50に第2の電圧源150を選択的に接続することができる。第2のスイッチ120も同様にELディスプレイ基板から離れて存在することができる。ELエミッタ50は、第2の電圧源150に直に接続されることもできる。そのELディスプレイのために、少なくとも1つの第1のスイッチ110及び第2のスイッチ120が設けられる。ELディスプレイが、電力を供給される複数のピクセルサブグループを有する場合には、さらなる第1のスイッチ及び第2のスイッチを設けることができる。駆動トランジスタ70は、概ね電流が流れないように逆方向バイアスをかけて動作させることによって、第1のスイッチ110として用いることができる。逆方向バイアスをかけてトランジスタを動作させるための方法は当該技術分野において知られている。通常の表示モードでは、第1のスイッチ及び第2のスイッチは閉じられ、他のスイッチ(後に説明される)は開いている。駆動トランジスタ70のゲート電極は選択ト

10

20

30

40

50

ランジスタ 90 に接続され、当該技術分野においてよく知られているように、データ線 35 から駆動トランジスタ 70 に選択的にデータを与える。複数の行選択線 20 のそれぞれは、EL サブピクセル 60 の対応する行内の選択トランジスタ 90 のゲート電極に接続される。選択トランジスタ 90 のゲート電極は、読出しトランジスタ 80 のゲート電極に接続される。

【0019】

読出しトランジスタ 80 の第 1 の電極は駆動トランジスタ 70 の第 2 の電極、及び EL エミッタ 50 に接続される。複数の読出し線 30 のそれぞれは、EL サブピクセル 60 の対応する列内の読出しトランジスタ 80 の第 2 の電極に接続される。読出し線 30 は第 3 のスイッチ 130 に接続される。EL サブピクセル 60 の列毎に、それぞれの第 3 のスイッチ 130 (S3) が設けられる。第 3 のスイッチによって、電流源 160 を読出しトランジスタ 80 の第 2 の電極に選択的に接続できるようになる。電流源 160 は、第 3 のスイッチによって接続されると、EL サブピクセル 60 の中に所定の定電流が流れ込むことができるようにする。第 3 のスイッチ 130 及び電流源 160 は、EL ディスプレイ基板上に配置することもでき、該基板から離れて配置することもできる。電流源 160 は、概ね電流が流れないようにハイインピーダンス (Hi-Z) モードに設定することによって、第 3 のスイッチ 130 として用いることができる。電流源をハイインピーダンスモードに設定するための方法は、当該技術分野において知られている。

10

【0020】

読出しトランジスタ 80 の第 2 の電極は電圧測定回路 170 にも接続され、該電圧測定回路は電圧を測定し、EL サブピクセル 60 の特性を表す信号を与える。電圧測定回路 170 は、電圧測定値をデジタル信号に変換するためのアナログ/デジタルコンバータ 185 と、プロセッサ 190 とを含む。アナログ/デジタルコンバータ 185 からの信号はプロセッサ 190 に送信される。電圧測定回路 170 は、電圧測定値を格納するためのメモリ 195、及びローパスフィルター 180 も含むことができる。電圧測定回路 170 は、所定の数の EL サブピクセル 60 から電圧を順次に読み出すために、マルチプレクサ出力線 45 及びマルチプレクサ 40 を通じて、複数の読出し線 30 及び読出しトランジスタ 80 に接続される。複数のマルチプレクサ 40 が存在する場合には、それぞれが自らのマルチプレクサ出力線 45 を有することができる。こうして、所定の数の EL サブピクセルを同時に駆動することができる。複数のマルチプレクサによって、種々のマルチプレクサ 40 から電圧を並列に読み出すことができるようになり、各マルチプレクサ 40 は、そのマルチプレクサに取り付けられる読出し線 30 を順次に読み出すことができる。本明細書において、これを並列/順次プロセスと呼ぶ。

20

30

【0021】

プロセッサ 190 は、制御線 95 及びソースドライバ 155 を通じて、データ線 35 にも接続されることができる。こうして、プロセッサ 190 は本明細書において説明されることになる測定プロセス中にデータ線 35 に所定のデータ値を与えることができる。また、プロセッサ 190 は入力信号 85 を介して表示データを受信し、本明細書において後に説明されるように変化を補償できるようにし、それゆえ、表示プロセス中にソースドライバ 155 を用いて、データ線 35 に補償済みのデータを与えることができる。ソースドライバ 155 は、デジタル/アナログコンバータ又はプログラマブル電圧源、プログラマブル電流源、又はパルス幅変調電圧 (「デジタルドライブ」) 若しくは電流ドライバ、又は当該技術分野において知られている別のタイプのソースドライバを含むことができる。

40

【0022】

図 3 に示される実施形態は、非反転 NMOS サブピクセルである。本発明と共に、当該技術分野において知られているような他の構成も用いることができる。EL エミッタ 50 は、OLED エミッタ、又は当該技術分野において知られている他のエミッタタイプとすることができる。EL エミッタ 50 が OLED エミッタであるとき、EL サブピクセル 60 は OLED サブピクセルである。駆動トランジスタ 70 及び他のトランジスタ (80、90) は、低温ポリシリコン (LTPS)、酸化亜鉛 (ZnO)、若しくはアモルファス

50

シリコン (a - S i) トランジスタ、又は当該技術分野において知られている別のタイプのトランジスタとすることができる。各トランジスタ (7 0、8 0、9 0) は N チャネル又は P チャネルとすることができ、 E L エミッタ 5 0 は、反転又は非反転構成において、駆動トランジスタ 7 0 に接続することができる。当該技術分野において知られているような反転構成では、第 1 及び第 2 の電源の極性は反転され、 E L エミッタ 5 0 は、駆動トランジスタから離れる方向ではなく、駆動トランジスタに向かって電流を流す。それゆえ、本発明の電流源 1 6 0 は、負の電流を供給しなければならず、すなわち、電流シンクとして挙動し、 E L エミッタ 5 0 を通じて電流を引き込む。

【 0 0 2 3 】

E L エミッタ 5 0、たとえば、O L E D エミッタが使用されるにつれて、多くの場合に c d / A で表されるそのルミネンス効率は減少する可能性があり、その抵抗は増加する可能性がある。これらの効果はいずれも、E L エミッタによって放射される光の量を経時的に減少させる可能性がある。そのような減少の量は、E L エミッタの使用量に依存する。それゆえ、その減少は、ディスプレイ内の異なる E L エミッタでは異なる可能性があり、その影響は本明細書において、E L エミッタ 5 0 の特性の空間変動と呼ばれる。そのような空間変動は、ディスプレイの異なる部分における輝度及びカラーバランスの差、並びに画像「焼き付き」を含むことができ、画像「焼き付き」では、頻繁に表示される画像（たとえば、ネットワークロゴ）によって、画像そのもののゴーストがアクティブディスプレイ上に常に表示される可能性がある。そのような問題を防ぐために、しきい値電圧のそのような変化を補償することが望ましい。

10

20

【 0 0 2 4 】

ここで図 4 A を参照すると、O L E D エミッタの中に電流が流れるにつれて、O L E D エミッタの経年変化がルミネンス効率に及ぼす影響を示す図が示される。3 つの曲線は、経時的なルミネンス出力又は累積電流によって表されるような、異なる色の光を放射する異なる光エミッタ（たとえば、R、B、G はそれぞれ赤色光、緑色光及び青色光エミッタを表す）の通常のパフォーマンスを表す。異なる色の光エミッタ間のルミネンスの低下は異なる可能性がある。その差は、異なる色の光エミッタにおいて用いられる材料の経年変化特性が異なることに起因するか、又は異なる色の光エミッタの使用量が異なることに起因する可能性がある。それゆえ、従来の使用法では、経年変化を補正しない場合、ディスプレイは明るくなくなる可能性があり、ディスプレイの色、特に白色点がシフトする可能性がある。

30

40

【 0 0 2 5 】

ここで図 4 B を参照すると、O L E D エミッタ若しくは駆動トランジスタ、又はその両方の経年変化がエミッタ電流に及ぼす影響を例示する図が示される。図 4 B の横座標は駆動トランジスタ 7 0 のゲート電圧を表し、縦座標は、そのゲート電圧において駆動トランジスタの中に流れる電流に関する、底を 1 0 とする対数を表す。経年変化のない曲線 2 3 0 は、経年変化前のサブピクセルを示す。サブピクセルが経年変化するのに応じて、所望の電流を得るのに、より大きな電圧が必要とされる。すなわち、その曲線は、量 V だけ、経年変化がある曲線 2 4 0 の方に移動する。V は、図に示されるように、しきい値電圧の変化 (V_{th} 、2 1 0) と、O L E D エミッタ抵抗の変化から生じる O L E D 電圧の変化 (V_{oled} 、2 2 0) との和である。この変化の結果として、性能が低下する。所望の電流を得るのに、より大きな電圧が必要とされる。O L E D 電流（それは駆動トランジスタの中を流れるドレイン - ソース間電流でもある）、O L E D 電圧、及び飽和時のしきい値電圧の間の関係は以下の通りである。

【 0 0 2 6 】

【 数 1 】

$$I_{oled} = \frac{W\mu C_0}{2L} (V_g - V_{th})^2 = \frac{K}{2} (V_g - V_{oled} - V_{th})^2 \quad (式 1)$$

【 0 0 2 7 】

50

ただし、 W はTFTチャネル幅であり、 L はTFTチャネル長であり、 μ はTFT移動度であり、 C_0 は単位面積当たりの酸化物キャパシタンスであり、 V_g はゲート電圧であり、 V_{gs} は駆動トランジスタのゲートとソースとの間の電圧差である。簡単にするために、 μ が V_{gs} に依存するのを無視する。したがって、電流を一定にしておくために、 V_{th} 及び V_{OLED} の変化を補償しなければならない。

【0028】

ここで図5を参照し、合わせて図3も参照すると、本発明の方法の一実施形態のブロック図が示される。

【0029】

ELエミッタ50の特性を測定するために、第1のスイッチ110が開けられ、第2のスイッチ120及び第3のスイッチ130が閉じられる(ステップ340)。読出しトランジスタ80をオンにするために、選択された行のための選択線20がアクティブにされる(ステップ345)。こうして、電流源160から、ELエミッタ50を通して、第2の電圧源150まで電流 I_{testsu} が流れる。電流源160の中に流れる電流の値は、ELエミッタ50の中に流すことができる最大電流よりも小さくなるように選択される。通常、値は、1マイクロアンペア～5マイクロアンペアの範囲にあり、ELサブピクセルの寿命中の全ての測定について一定になる。このプロセスにおいて2つ以上の測定値を用いることができ、たとえば、1、2及び3マイクロアンペアにおいて測定を実行することができる。2つ以上の測定値において測定を行なうことによって、ELサブピクセル60の完全なI-V曲線を形成できるようになる。電圧測定回路170を用いて、読出し線30上の電圧を測定する(ステップ350)。この電圧は、読出しトランジスタ80の第2の電極における電圧 V_{out} であり、この電圧を用いて、抵抗、それゆえELエミッタ50の効率を含む、ELエミッタ50の特性を表す第1のエミッタ電圧信号 V_2 を与えることができる。

【0030】

サブピクセル内の構成要素の電圧は以下の式によって関連付けられる。

$$V_2 = CV + V_{OLED} + V_{read} \quad (\text{式2})$$

これらの電圧の値によって、読出しトランジスタ80の第2の電極における電圧(V_{out})が式2を満たすように調整される。上記の条件下で、 CV は或る設定された値であり、読出しトランジスタの中に流れる電流が低く、経時的に大きく変化しないので、 V_{read} は、一定であると仮定することができる。 V_{OLED} は、電流源160によって設定される電流の値及びELエミッタ50の電流-電圧特性によって制御される。

【0031】

ELエミッタ50が経年変化に関連して変化するのに応じて、 V_{OLED} は変化する可能性がある。 V_{OLED} の変化を判断するために、異なる時点で2回の別々の試験測定が実行される。最初の時点、たとえば、ELエミッタ50が経年変化によって劣化していないときに、最初の測定が実行される。これは、表示するためにELサブピクセル60が用いられる前の任意の時点とすることができる。最初の測定時の電圧 V_2 の値は、第1のエミッタ電圧信号(これ以降、 V_{2a})であり、測定され、格納される。最初の時点とは異なる第2の時点、たとえば、所定の時間にわたって画像を表示することによってELエミッタ50が経年変化した後に、その測定が繰り返され、第2のエミッタ電圧信号(これ以降、 V_{2b})が格納される。

【0032】

その行内に測定されるべきさらなるELサブピクセルが存在する場合には、複数の読出し線30に接続されるマルチプレクサ40を用いて、電圧測定回路170が所定の数のELサブピクセルのそれぞれ、たとえば、その行内の全てのサブピクセルを順次に測定し(判断ステップ355)、サブピクセル毎に対応する第1及び第2のエミッタ電圧信号を与えることができるようにする。ディスプレイが十分に大きい場合には、複数のマルチプレクサを必要とする可能性があり、第1及び第2のエミッタ電圧信号が並列/順次プロセスにおいて与えられる。ELディスプレイ10内に測定すべきさらなるサブピクセル行が存

在する場合には、ステップ 345 ~ 355 が行毎に繰り返される（判断ステップ 360）。測定プロセスを促進するために、測定が行なわれるときに任意の安定時間が経過するように、所定の数の EL サブピクセルのそれぞれを同時に駆動することができる。

【0033】

EL エミッタ 50 が変化するとき、 V_{OLED} を変化させて、試験電流 I_{testsu} を保持することができる。これらの V_{OLED} の変化は、 V_2 の変化に反映されるであろう。それゆえ、EL サブピクセル 60 毎に格納される 2 つのエミッタ電圧信号 (V_2) 測定値を比較して、以下のように、EL エミッタ 50 の効率を表す経年変化信号 V_2 を計算することができる（ステップ 370）。

$$V_2 = V_{2b} - V_{2a} = V_{OLED} \quad (\text{式 3})$$

10

【0034】

上記の方法では、サブピクセル毎の対応する第 1 のエミッタ電圧信号が後に比較するために格納される必要がある。初期測定値を必要としないが V_{OLED} の空間変動を補償することができる、メモリ使用量が少ない方法を用いることができる。経年変化後に、上記のように、電流源 160 の選択された値と共に、サブピクセル毎に第 2 のエミッタ電圧信号 (V_{2b}) を記録することができる。その後、測定されるサブピクセルの母集団から、最小の V_{OLED} シフト（すなわち、測定される最小の V_{2b} ）を有するサブピクセルが、ターゲット信号として選択される。このターゲット信号は、全てのサブピクセルのための第 1 のエミッタ電圧信号 ($V_{2a,igt}$) としての役割を果たす。その際、複数のサブピクセルのサブピクセルのそれぞれについて経年変化信号 V_2 を以下のように表すことができる。

20

$$V_2 = V_{2b} - V_{2a,igt} \quad (\text{式 4})$$

【0035】

その後、EL サブピクセル 60 のための経年変化信号を用いて、その EL サブピクセルの特性の変化を補償することができる。

【0036】

EL の経年変化を補償するために、上記のように、 V_{OLED} (V_2 に関連付けられる) を補正する必要がある。しかしながら、第 2 の要因も EL エミッタのルミナンスに影響を及ぼし、経年変化によって、又は使用するにつれて変化する。EL エミッタの効率は、使用するにつれて低下し、それにより、所与の電流において放射される光が減少する（図 4A に示される）。上記の関係に加えて、EL エミッタのルミナンス効率の減少と V_{OLED} との間に関係があること、すなわち、所与の電流の場合の EL ルミナンスが V_{OLED} の変化の関数であることがわかっている。

30

【0037】

【数 2】

$$\frac{L_{OLED}}{I_{OLED}} = f(\Delta V_{OLED}) \quad (\text{式 5})$$

【0038】

試験される OLED エミッタのためのルミナンス効率と V_{OLED} との関係の一例が図 6 のグラフにおいて示される。図 6 は、凡例内に示される種々のフェード電流密度 (fade current densities) におけるこの関係を示す。図に示されるように、その関係は、フェード電流密度とは概ね無関係であることが実験的に確認されている。所与の電流を用いて、ルミナンス減少と、 V_{OLED} に対するその関係とを測定することによって、EL エミッタ 50 に公称ルミナンスを出力させるために必要な補正信号の変化を求めることができる。この測定は、モデルシステムにおいて行なうことができ、後に、ルックアップテーブルに格納するか、又はアルゴリズムとして用いることができる。このモデル化は、OLED 電圧上昇と OLED 効率損失との間の関係がフェード電流密度とは概ね無関係であるという図 6 に示される結論を用いて、さらに正確な結果を得るために種々のフェード電流密度において実行することもできるし、コストを下げるために、単一のフェード電流密度に

40

50

において実行することもできる。

【0039】

ELサブピクセル60の特性の上記の変化を補償するために、入力信号 V_{data} が受信される(ステップ375)。その後、経年変化信号及び入力信号を用いて、補償済み駆動信号を生成することができる(ステップ380)。以下の形の式を用いることができる。

$$V_{data} = f_2(V_2) + f_3(V_2) \quad (\text{式6})$$

ただし、 V_{data} は所望のルミナンスを保持するために必要とされる駆動トランジスタ70のゲート電極上のオフセット電圧であり、 $f_2(V_2)$ は、EL抵抗の変化の補正であり、 $f_3(V_2)$ は、EL効率の変化の補正である。この場合、補償済み駆動信号 V_{comp} は、以下ようになる。

$$V_{comp} = V_{data} + V_{data} \quad (\text{式7})$$

補償済み駆動信号 V_{comp} は、ソースドライバ155を用いて駆動トランジスタのゲート電極に与えられ(ステップ385)、ELEミッタの電圧及び効率の変化を補償する。

【0040】

複数のELサブピクセルを有するELディスプレイを補償するとき、各サブピクセルを測定して、複数の対応する第1及び第2のエミッタ電圧信号を与え、上記のように、複数の対応する経年変化信号が与えられる。サブピクセル毎の対応する入力信号が受信され、対応する経年変化信号を用いて、対応する補償済み駆動信号が上記のように計算される。当該技術分野において知られているように、ソースドライバ155を用いて、複数のサブピクセル内の各サブピクセルに対応する補償済み駆動信号が、そのサブピクセルのゲート電極に与えられる。これにより、複数のELサブピクセル内の各ELEミッタの効率の変化を補償できるようになる。

【0041】

ELディスプレイはコントローラを含むことができ、コントローラは、ELEミッタ毎のオフセット電圧を計算するためのルックアップテーブル又はアルゴリズムを含むことができる。オフセット電圧を計算して、駆動トランジスタ70のしきい値電圧の変化、及びELEミッタ50の経年変化に起因する電流の変化を補正すると共に、電流を増やしてELEミッタ50の経年変化に起因する輝度損失を補償し、それにより、EL経年変化を補償する完全な解決策を提供する。これらの変化はコントローラによって適用され、光出力を所望の公称ルミナンス値に補正する。ELEミッタに加えられる信号を制御することによって、一定のルミナンス出力を有し、かつ所与のルミナンスにおいて寿命が延長されたELEミッタが達成される。この方法はディスプレイ内のELEミッタ毎に補正を与えるので、複数のELサブピクセルの特性の空間変動を、そして具体的には、各ELEミッタの効率の変化を補償する。

【0042】

図1を参照すると、OLEDエミッタのルミナンス効率と、そのエミッタが駆動される電流密度との間にさらなる関係が見いだされる。一般的に、OLEDエミッタは、電流、電流密度、又は所与のOLEDエミッタの電流密度に全単射でマッピングされる任意の他の値として表される、駆動レベルに起因するOLED効率の変動を示す可能性がある。所与の電流の場合のOLEDルミナンスのさらに正確なモデルを得るために、この関係を上記式5において表される関係と組み合わせることができる。

【0043】

【数3】

$$\frac{L_{OLED}}{I_{OLED}} = f(\Delta V_{OLED}, I_{ds}) \quad (\text{式8})$$

【0044】

ただし、 V_{OLED} は、再び、上記のように電流 I_{testsu} において測定されるOLED電圧の変化であり、 I_{ds} はOLEDの中に流れる電流であり、理想的には駆動入力信号85か

10

20

30

40

50

ら生じるであろう(図3)。この式において、 I_{ds} の代わりに、入力信号85の値、又は他の駆動レベル値を用いることができる。図1の各曲線は、或る特定の時点まで経年変化したOLEDについて、エミッタ面積で割った電流密度 I_{ds} と効率(L_{OLED}/I_{OLED})との間の関係を示す。その経過期間は、当該技術分野において知られているT表記法を用いて凡例内に示される。たとえば、T86は、この事例では、 $20\text{ mA}/\text{cm}^2$ の試験電流密度における86%効率を意味する。

【0045】

ELサブピクセル60、たとえば、OLEDサブピクセルの特性の上記の変化を補償するために、以下の形の式において、入力信号を伴う式8を含む上記のモデルと共に、経年変化信号 V_2 を用いることができる。

$$V_{data} = f_2(V_2) + f_3(V_2, I_{ds}) \quad (\text{式9})$$

ただし、 V_{data} は、所望のルミネンスを保持するために必要とされる駆動トランジスタ70のゲート電極上のオフセット電圧であり、 $f_2(V_2)$ は、EL抵抗の変化の補正であり、 $f_3(V_2, I_{ds})$ は、要求される電流 I_{ds} におけるEL輝度の変化の補正である。関数 f_3 は、図1に示される曲線のような曲線の当てはめとすることができる。上記のように、式9の第2項において、任意の駆動レベル値を用いることができる。その後、式7において、式9からの V_{data} の値を用いて、補償済み駆動信号を与えることができる。これは、補償に関するさらに正確な解決策を提供することができる。

【0046】

好ましい実施形態では、本発明は、限定はしないが、タン(Tang)他による米国特許第4,769,292号及びヴァンスライク(VanSlyke)他による米国特許第5,061,569号において開示されるような小分子又はポリマーOLEDから構成される、有機発光ダイオード(OLED)を含むディスプレイにおいて利用される。そのようなディスプレイを製造するために、有機発光ディスプレイの数多くの組み合わせ及び変形を用いることができる。

【符号の説明】

【0047】

- 10 ELディスプレイ
- 20 選択線
- 30 読出し線
- 35 データ線
- 40 マルチプレクサ
- 45 マルチプレクサ出力線
- 50 ELEMITTA
- 60 ELサブピクセル
- 70 駆動トランジスタ
- 75 キャパシタ
- 80 読出しトランジスタ
- 85 入力信号
- 90 選択トランジスタ
- 95 制御線
- 110 第1のスイッチ
- 120 第2のスイッチ
- 130 第3のスイッチ
- 140 第1の電圧源
- 150 第2の電圧源
- 155 ソースドライバ
- 160 電流源
- 170 電圧測定回路
- 180 ローパスフィルター

10

20

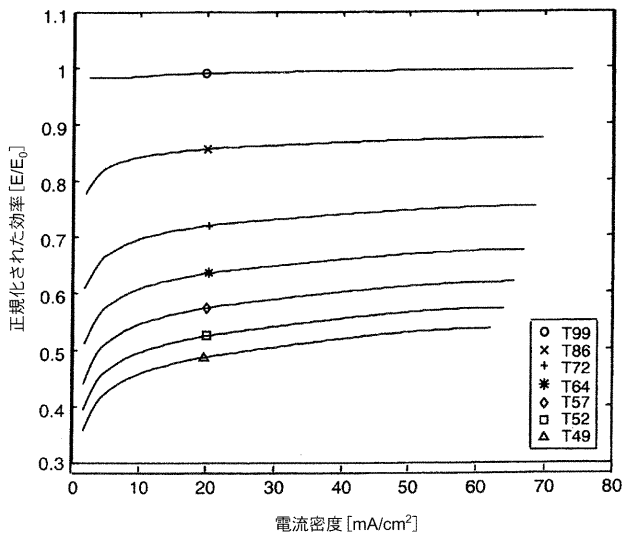
30

40

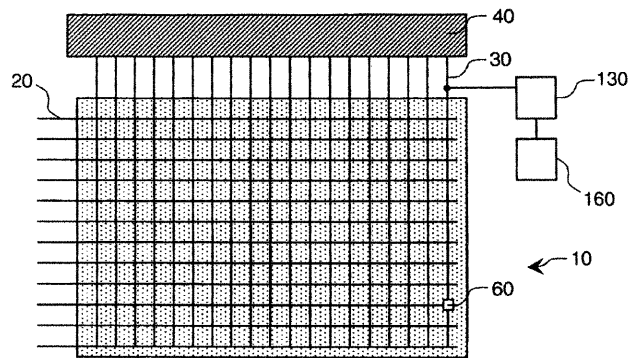
50

- 1 8 5 アナログ / デジタルコンバータ
- 1 9 0 プロセッサ
- 1 9 5 メモリ
- 2 1 0 V_{th}
- 2 2 0 V_{OLED}
- 2 3 0 経年変化のない曲線
- 2 4 0 経年変化がある曲線
- 3 4 0 ステップ
- 3 4 5 ステップ
- 3 5 0 ステップ
- 3 5 5 判断ステップ
- 3 6 0 判断ステップ
- 3 7 0 ステップ
- 3 7 5 ステップ
- 3 8 0 ステップ
- 3 8 5 ステップ

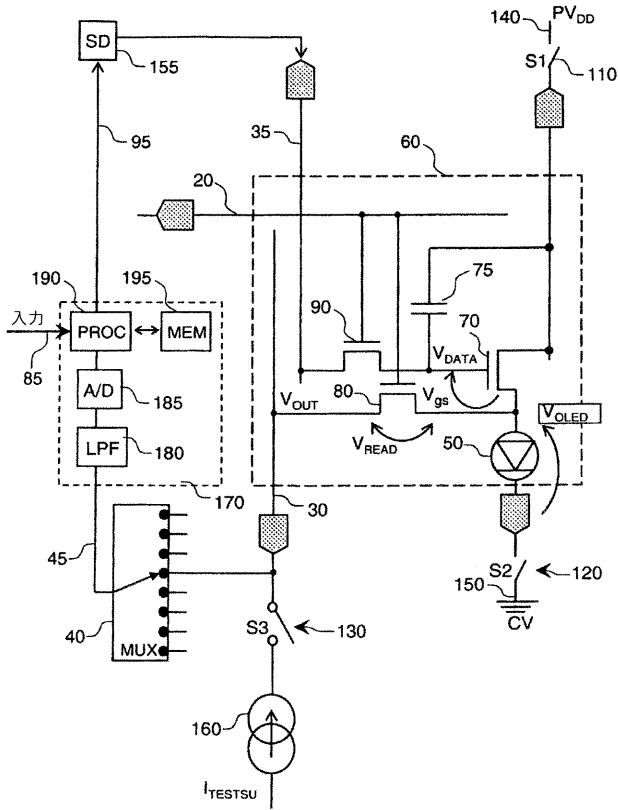
【 図 1 】



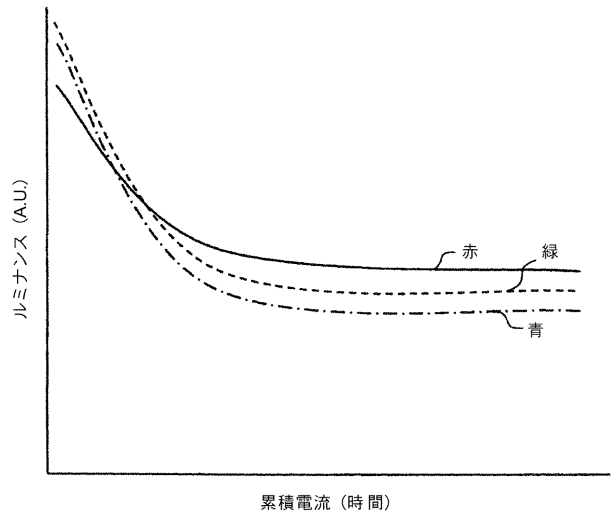
【 図 2 】



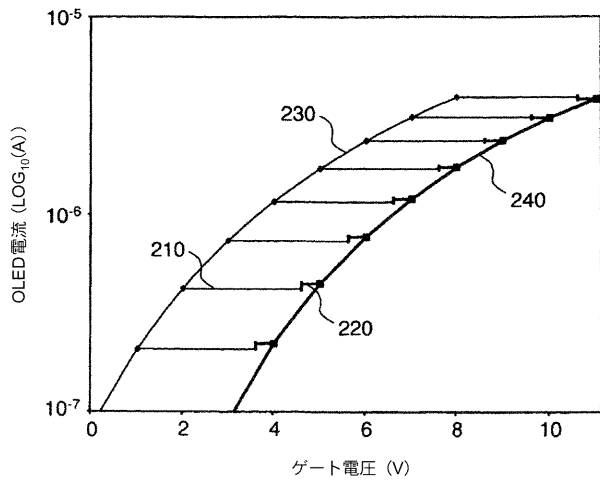
【 図 3 】



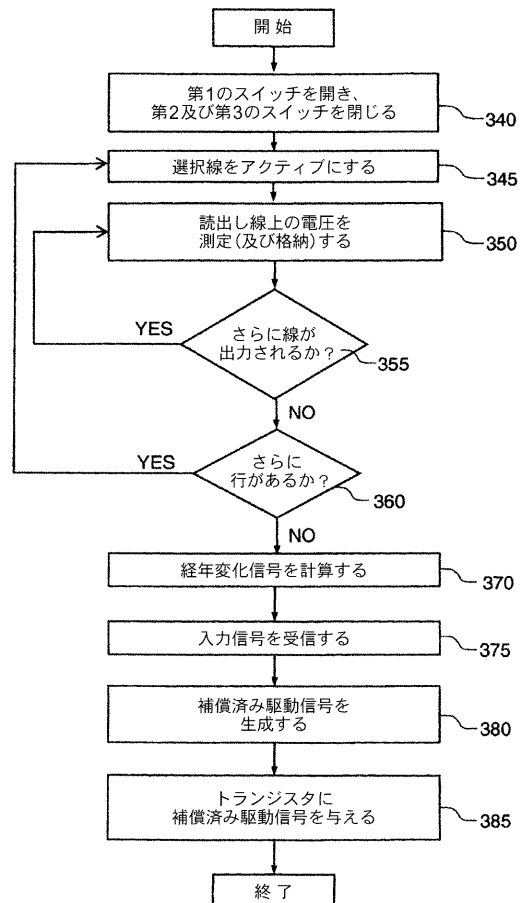
【 図 4 A 】



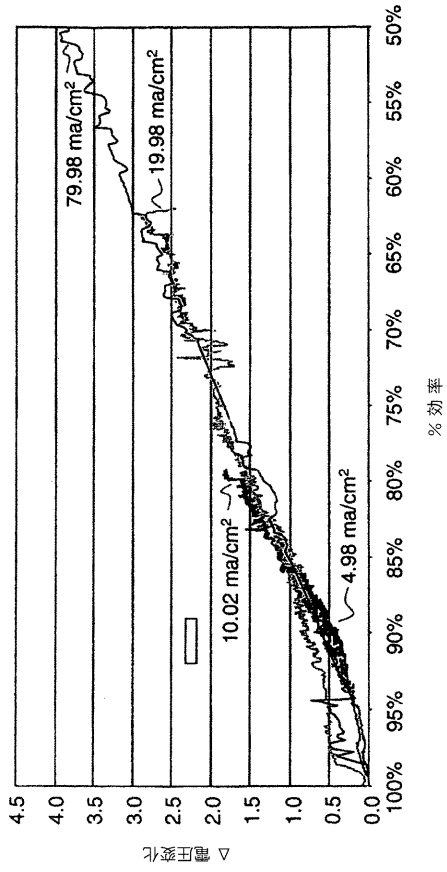
【 図 4 B 】



【 図 5 】



【 図 6 】



【 国際調査報告 】

INTERNATIONAL SEARCH REPORT

| |
|---|
| International application No PCT/US2009/005833 |
|---|

| A. CLASSIFICATION OF SUBJECT MATTER INV. G09G3/32 | | |
|---|---|--|
| According to International Patent Classification (IPC) or to both national classification and IPC | | |
| B. FIELDS SEARCHED | | |
| Minimum documentation searched (classification system followed by classification symbols) G09G | | |
| Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched | | |
| Electronic data base consulted during the International search (name of data base and, where practical, search terms used) EPO-Internal | | |
| C. DOCUMENTS CONSIDERED TO BE RELEVANT | | |
| Category* | Citation of document, with indication, where appropriate, of the relevant passages | Relevant to claim No. |
| X | US 2008/252570 A1 (KWON OH-KYONG [KR]) 16 October 2008 (2008-10-16) paragraphs [0074] - [0087]; figures 2-4,7 paragraphs [0026] - [0041], [0047] - [0070] | 1-14 |
| X | US 2008/252569 A1 (KWON OH-KYONG [KR]) 16 October 2008 (2008-10-16) paragraphs [0072] - [0082]; figures 2-4,7 paragraphs [0026] - [0036], [0047] - [0060], [0066] | 1-14 |
| X | US 2008/218499 A1 (KOHNO TOHRU [JP] ET AL) 11 September 2008 (2008-09-11) paragraphs [0056], [0057], [0062], [0083] - [0086], [0091] - [0098]; figures 1,3,5,6,8-10 | 1-14 |
| <input type="checkbox"/> Further documents are listed in the continuation of Box C. <input checked="" type="checkbox"/> See patent family annex. | | |
| * Special categories of cited documents : *A* document defining the general state of the art which is not considered to be of particular relevance *E* earlier document but published on or after the international filing date *L* document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) *O* document referring to an oral disclosure, use, exhibition or other means *P* document published prior to the international filing date but later than the priority date claimed *T* later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention *X* document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone *Y* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art. *&* document member of the same patent family | | |
| Date of the actual completion of the international search 20 January 2010 | | Date of mailing of the international search report 28/01/2010 |
| Name and mailing address of the ISA/ European Patent Office, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Fax: (+31-70) 340-3016 | | Authorized officer Demin, Stefan |

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No
PCT/US2009/005833

| Patent document cited in search report | Publication date | Patent family member(s) | Publication date |
|--|------------------|-------------------------|------------------|
| US 2008252570 A1 | 16-10-2008 | KR 100858616 B1 | 17-09-2008 |
| US 2008252569 A1 | 16-10-2008 | KR 100846969 B1 | 17-07-2008 |
| US 2008218499 A1 | 11-09-2008 | CN 101261807 A | 10-09-2008 |
| | | JP 2008224863 A | 25-09-2008 |

フロントページの続き

(51)Int.Cl. F I テーマコード(参考)
 H 0 5 B 33/14 A
 H 0 5 B 33/14 Z

(81)指定国 AP(BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

(74)代理人 100110423
 弁理士 曾我 道治

(74)代理人 100084010
 弁理士 古川 秀利

(74)代理人 100094695
 弁理士 鈴木 憲七

(74)代理人 100111648
 弁理士 梶並 順

(74)代理人 100147566
 弁理士 上田 俊一

(72)発明者 レオン、フェリペ・アントニオ
 アメリカ合衆国、ニューヨーク州、ロチェスター、ステイト・ストリート 3 4 3

Fターム(参考) 3K107 AA01 AA05 BB01 CC21 CC33 CC45 EE03 HH04 HH05
 5C080 AA06 BB05 CC03 DD29 FF11 HH13 JJ02 JJ05 JJ07
 5C380 AA01 AB06 AB22 AB24 AB34 BA38 BA39 BD04 CA04 CA08
 CA12 CA31 CB01 CC09 CC27 CC33 CC52 CC62 CD013 CE04
 CF01 CF13 CF48 CF49 CF51 CF52 DA06 EA02 FA02 FA21
 FA28

| | | | |
|----------------|---|---------|------------|
| 专利名称(译) | <无法获取翻译> | | |
| 公开(公告)号 | JP2012507746A5 | 公开(公告)日 | 2012-11-22 |
| 申请号 | JP2011534504 | 申请日 | 2009-10-27 |
| [标]申请(专利权)人(译) | 全球OLED TECH | | |
| 申请(专利权)人(译) | 全球豪迪E.科技有限责任公司 | | |
| [标]发明人 | レオンフェリペアントニオ | | |
| 发明人 | レオン、フェリペ・アントニオ | | |
| IPC分类号 | G09G3/30 G09G3/20 H01L51/50 H05B33/14 | | |
| CPC分类号 | G09G3/3233 G09G2300/0819 G09G2310/0297 G09G2320/0233 G09G2320/0295 G09G2320/043 G09G2320/045 G09G2320/0693 | | |
| FI分类号 | G09G3/30.J G09G3/20.624.B G09G3/20.670.J G09G3/20.641.P G09G3/20.631.V H05B33/14.A H05B33/14.Z | | |
| F-TERM分类号 | 3K107/AA01 3K107/AA05 3K107/BB01 3K107/CC21 3K107/CC33 3K107/CC45 3K107/EE03 3K107/HH04 3K107/HH05 5C080/AA06 5C080/BB05 5C080/CC03 5C080/DD29 5C080/FF11 5C080/HH13 5C080/JJ02 5C080/JJ05 5C080/JJ07 5C380/AA01 5C380/AB06 5C380/AB22 5C380/AB24 5C380/AB34 5C380/BA38 5C380/BA39 5C380/BD04 5C380/CA04 5C380/CA08 5C380/CA12 5C380/CA31 5C380/CB01 5C380/CC09 5C380/CC27 5C380/CC33 5C380/CC52 5C380/CC62 5C380/CD013 5C380/CE04 5C380/CF01 5C380/CF13 5C380/CF48 5C380/CF49 5C380/CF51 5C380/CF52 5C380/DA06 5C380/EA02 5C380/FA02 5C380/FA21 5C380/FA28 | | |
| 代理人(译) | 英年古河 Kajinami秩序 上田俊一 | | |
| 优先权 | 12/260103 2008-10-29 US | | |
| 其他公开文献 | JP5347029B2 JP2012507746A | | |

摘要(译)

当驱动晶体管(70)不导通时,具有读出晶体管(80)的电致发光(EL)子像素(60)由电流源(160)驱动。这产生了一个发射极电压信号,从中可以计算出代表EL发射器(50)效率的老化信号。老化信号用于调节输入信号(85)以产生补偿驱动信号(95)以补偿EL发射器效率的变化。