

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2007-188778

(P2007-188778A)

(43) 公開日 平成19年7月26日(2007.7.26)

(51) Int.Cl.	F I	テーマコード (参考)
H05B 33/02 (2006.01)	H05B 33/02	3K007
H05B 33/10 (2006.01)	H05B 33/10	5C094
H01L 51/50 (2006.01)	H05B 33/14 A	
G09F 9/30 (2006.01)	G09F 9/30 338	
H01L 27/32 (2006.01)	G09F 9/30 365Z	

審査請求 未請求 請求項の数 4 O L (全 10 頁)

(21) 出願番号 特願2006-6271 (P2006-6271)
 (22) 出願日 平成18年1月13日 (2006.1.13)

(出願人による申告) 平成15年独立行政法人新エネルギー・産業技術総合開発機構「高効率有機デバイスの開発事業」委託研究、産業活力再生特別措置法第30条の適用を受ける特許出願

(71) 出願人 302020207
 東芝松下ディスプレイテクノロジー株式会社
 東京都港区港南4-1-8
 (74) 代理人 100058479
 弁理士 鈴江 武彦
 (74) 代理人 100091351
 弁理士 河野 哲
 (74) 代理人 100088683
 弁理士 中村 誠
 (74) 代理人 100108855
 弁理士 蔵田 昌俊
 (74) 代理人 100075672
 弁理士 峰 隆司

最終頁に続く

(54) 【発明の名称】 有機EL表示装置及びアレイ基板

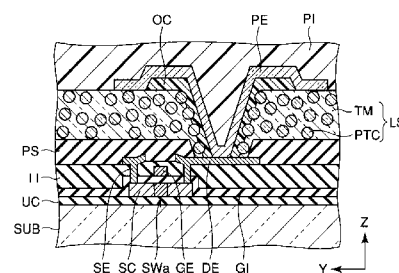
(57) 【要約】

【課題】 有機EL素子に隣接して光散乱層を配置した有機EL表示装置で、輝度ムラ及び滅点が生じるのを抑制する。

【解決手段】 本発明の有機EL表示装置は、絶縁基板SUBと、基板SUB上に配置された導体パターンDEと、導体パターンDEの一部を被覆すると共に導体パターンDEの他の一部に対応した位置に貫通孔が設けられ、透明膜TMとこの中で分散した複数の透明粒子PTCとを含んだ光散乱層LCと、貫通孔の側壁を被覆したオーバーコート層OCと、光散乱層LC上に配置され、貫通孔を介して導体パターンDEに接続された電極PEと、電極PEと向き合った電極CEと、電極PE及びCE間に介在した発光層ORGとを含んだ有機EL素子OLEDとを具備する。

【選択図】 図3

図3



【特許請求の範囲】

【請求項 1】

絶縁基板と、
前記絶縁基板上に配置された導体パターンと、
前記導体パターンの一部を被覆すると共に前記導体パターンの他の一部に対応した位置に貫通孔が設けられ、透明膜とこの中で分散した複数の透明粒子とを含んだ光散乱層と、
前記貫通孔の側壁を被覆したオーバーコート層と、
前記光散乱層上に配置され、前記貫通孔を介して前記導体パターンに接続された第 1 電極と、前記第 1 電極と向き合った第 2 電極と、前記第 1 及び第 2 電極間に介在した発光層とを含んだ有機 EL 素子とを具備したことを特徴とする有機 EL 表示装置。

10

【請求項 2】

前記オーバーコート層は樹脂からなることを特徴とする請求項 1 に記載の有機 EL 表示装置。

【請求項 3】

前記第 1 電極は、前記光散乱層と前記第 2 電極との間に介在したことを特徴とする請求項 1 に記載の有機 EL 表示装置。

【請求項 4】

絶縁基板と、
前記絶縁基板上に配置された導体パターンと、
前記導体パターンの一部を被覆すると共に前記導体パターンの他の一部に対応した位置に貫通孔が設けられ、透明膜とこの中で分散した複数の透明粒子とを含んだ光散乱層と、
前記貫通孔の側壁を被覆したオーバーコート層と、
前記光散乱層上に配置され、前記貫通孔を介して前記導体パターンに接続された電極とを具備したことを特徴とするアレイ基板。

20

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、有機エレクトロルミネッセンス (EL) 表示装置及びアレイ基板に関する。

【背景技術】

【0002】

30

有機 EL 表示装置は自己発光表示装置であるため、視野角が広く、応答速度が速い。また、バックライトが不要であるため、薄型軽量化が可能である。これらの理由から、近年、有機 EL 表示装置は、液晶表示装置に代わる表示装置として注目されている。

【0003】

ところで、有機 EL 素子の輝度は、これに流す電流の大きさに応じて増加する。しかしながら、電流密度を高めると、消費電力が大きくなるのに加え、有機 EL 素子の寿命が著しく短くなる。したがって、高輝度、低消費電力、長寿命を同時に実現するには、発光層が放出する光を有機 EL 素子の外部へとより効率的に取り出すこと、すなわち光の取り出し効率を向上させること、が重要である。

【0004】

40

この問題に対し、特許文献 1 には、有機 EL 素子の一方の電極に回折格子又はゾーンプレート機能を付与することが記載されている。しかしながら、そのような構造を採用した有機 EL 表示装置は製造が難しい。

【0005】

高い光取り出し効率は、有機 EL 素子に隣接して光散乱層を配置することでも実現可能である。この構造を採用した有機 EL 表示装置は、製造が比較的容易である。

【0006】

しかしながら、本発明者らは、本発明を為すに際し、有機 EL 素子に隣接して光散乱層を配置した有機 EL 表示装置は、輝度ムラや滅点などを生じ易いことを見い出している。

【特許文献 1】特開平 11 - 283751 号公報

50

【発明の開示】

【発明が解決しようとする課題】

【0007】

本発明の目的は、有機EL素子に隣接して光散乱層を配置した有機EL表示装置で、輝度ムラ及び滅点が生じるのを抑制することにある。

【課題を解決するための手段】

【0008】

本発明の第1側面によると、絶縁基板と、前記絶縁基板上に配置された導体パターンと、前記導体パターンの一部を被覆すると共に前記導体パターンの他の一部に対応した位置に貫通孔が設けられ、透明膜とこの中で分散した複数の透明粒子とを含んだ光散乱層と、前記貫通孔の側壁を被覆したオーバーコート層と、前記光散乱層上に配置され、前記貫通孔を介して前記導体パターンに接続された第1電極と、前記第1電極と向き合った第2電極と、前記第1及び第2電極間に介在した発光層とを含んだ有機EL素子とを具備したことを特徴とする有機EL表示装置が提供される。

10

【0009】

本発明の第2側面によると、絶縁基板と、前記絶縁基板上に配置された導体パターンと、前記導体パターンの一部を被覆すると共に前記導体パターンの他の一部に対応した位置に貫通孔が設けられ、透明膜とこの中で分散した複数の透明粒子とを含んだ光散乱層と、前記貫通孔の側壁を被覆したオーバーコート層と、前記光散乱層上に配置され、前記貫通孔を介して前記導体パターンに接続された電極とを具備したことを特徴とするアレイ基板が提供される。

20

【発明の効果】

【0010】

本発明によると、有機EL素子に隣接して光散乱層を配置した有機EL表示装置で、輝度ムラ及び滅点が生じるのを抑制することができる。

【発明を実施するための最良の形態】

【0011】

以下、本発明の態様について、図面を参照しながら詳細に説明する。なお、各図において、同様又は類似した機能を発揮する構成要素には同一の参照符号を付し、重複する説明は省略する。

30

【0012】

図1は、本発明の一態様に係る有機EL表示装置を概略的に示す平面図である。図2は、図1の表示装置に採用可能な構造の一例を概略的に示す部分断面図である。図3は、図2の構造の一部を拡大して示す部分断面図である。なお、図2では、表示装置を、その表示面、すなわち前面又は光出射面、が上方を向き、背面が下方を向くように描いている。

【0013】

図1の表示装置は、アクティブマトリクス型駆動方式を採用した上面発光型の有機EL表示装置である。この有機EL表示装置は、例えば、ガラス基板などの光透過性を有する絶縁基板SUBを含んでいる。

【0014】

基板SUB上には、図2及び図3に示すアンダーコート層UCとして、例えば、SiN層とSiO_x層とが順次積層されている。

40

【0015】

アンダーコート層UC上では、例えばソース及びドレインが形成されたポリシリコン層である半導体層SCが配列している。

【0016】

半導体層SCは、ゲート絶縁膜GIで被覆されている。ゲート絶縁膜GIは、例えばTEOS (tetraethyl orthosilicate) などを用いて形成され得る。

【0017】

ゲート絶縁膜GI上では、ゲートGEが配列している。半導体層SCとゲートGEとが

50

ート絶縁膜 G I とは、トップゲート型の T F T を構成している。本態様では、これら T F T は、p チャネル T F T であり、図 1 の画素 P X が含む駆動制御素子 D R 及びスイッチ S W a 乃至 S W c として利用している。

【 0 0 1 8 】

ゲート絶縁膜 G I 上には、走査信号線 S L 1 及び S L 2 がさらに配置されている。走査信号線 S L 1 及び S L 2 は、各々が画素 P X の行方向 (X 方向) に延びており、画素 P X の列方向 (Y 方向) に交互に配列している。これら走査信号線 S L 1 及び S L 2 は、走査信号線ドライバ Y D R に接続されている。

【 0 0 1 9 】

ゲート絶縁膜 G I 上では、後述するキャパシタ C の下部電極 (図示せず) がさらに配列している。下部電極は、駆動制御素子 D R のゲート G E に接続されている。 10

【 0 0 2 0 】

ゲート G E と走査信号線 S L 1 及び S L 2 と下部電極とは、同一の工程で形成可能である。これらの材料としては、例えば、モリブデンとタングステンとの合金を使用することができる。

【 0 0 2 1 】

ゲート絶縁膜 G I 、ゲート G E 、走査信号線 S L 1 及び S L 2 、並びに下部電極は、図 2 及び図 3 に示す層間絶縁膜 I I で被覆されている。層間絶縁膜 I I は、例えばプラズマ C V D 法などにより成膜された S i O_x などからなる。この層間絶縁膜 I I のうち下部電極上の部分は、キャパシタ C の誘電体層として利用する。 20

【 0 0 2 2 】

層間絶縁膜 I I 上では、図 2 と図 3 とに示すソース電極 S E 及びドレイン電極 D E が配列している。ソース電極 S E 及びドレイン電極 D E は、層間絶縁膜 I I に設けられたコンタクトホールを介して T F T のソース及びドレインに電氣的に接続されている。

【 0 0 2 3 】

層間絶縁膜 I I 上には、図 1 に示す映像信号線 D L 及び電源線 P S L がさらに配置されている。映像信号線 D L は、図 1 に示すように、各々が Y 方向に延びており、X 方向に配列している。これら映像信号線 D L は、映像信号線ドライバ X D R に接続されている。また、電源線 P S L は、本態様では、各々が Y 方向に延びており、X 方向に配列している。

【 0 0 2 4 】

層間絶縁膜 I I 上では、図 1 に示すキャパシタ C の上部電極 (図示せず) がさらに配列している。上部電極は、定電位端子 N D 1 ' に接続されている。 30

【 0 0 2 5 】

上部電極と映像信号線 D L と電源線 P S L とソース電極 S E とドレイン電極 D E とは、同一工程で形成可能である。これらは、例えば、M o / A l / M o の三層構造を有している。

【 0 0 2 6 】

ソース電極 S E 、ドレイン電極 D E 、映像信号線 D L 、電源線 P S L 、及び上部電極は、図 2 及び図 3 に示すパッシベーション膜 P S で被覆されている。パッシベーション膜 P S は、例えば S i N_x などからなる。 40

【 0 0 2 7 】

パッシベーション膜 P S 上では、図 2 に示す反射層 R F が配列している。反射層 R F の材料としては、例えばアルミニウムなどの金属又は合金を使用することができる。

【 0 0 2 8 】

パッシベーション膜 P S 及び反射層 R F は、光散乱層 L S で被覆されている。光散乱層 L S は、透明膜 T M と、この中で分散すると共に透明膜 T M とは屈折率が異なる複数の透明粒子 P T C とを含んでいる。透明膜 T M は、例えば透明樹脂からなる。透明粒子 P T C は、例えば、透明無機材料又は透明樹脂からなる。典型的には、透明粒子 P T C は透明無機材料からなり、透明膜 T M と比較して屈折率がより大きい。ここでは、一例として、透明粒子 P T C は、透明膜 T M と比較して屈折率がより大きいこととする。 50

【 0 0 2 9 】

パッシベーション膜 P S 及び光散乱層 L S には、スイッチ S W a のドレインに接続されたドレイン電極 D E に対応した位置に貫通孔が形成されている。これら貫通孔は、順テーパー状である。

【 0 0 3 0 】

各貫通孔の側壁は、オーバーコート層 O C で被覆されている。本態様では、オーバーコート層 O C は、光散乱層 L S の上面のうち貫通孔の開口近傍の領域もさらに被覆している。オーバーコート層 O C の材料としては、例えば、アクリル樹脂などの樹脂を使用することができる。

【 0 0 3 1 】

パッシベーション膜 P S 上では、前面電極として、光透過性の画素電極 P E が配列している。各画素電極 P E は、図 2 及び図 3 に示すように、先の貫通孔を介して、スイッチ S W a のドレイン電極 D E に接続されている。

【 0 0 3 2 】

画素電極 P E は、本態様では陽極である。画素電極 P E の材料としては、例えば、I T O (indium tin oxide) などの透明導電性酸化物を使用することができる。

【 0 0 3 3 】

パッシベーション膜 P S 上には、さらに、隔壁絶縁層 P I が配置されている。隔壁絶縁層 P I には、画素電極 P E に対応した位置に貫通孔が設けられているか、或いは、画素電極 P E が形成する列又は行に対応した位置にスリットが設けられている。ここでは、一例として、隔壁絶縁層 P I には、画素電極 P E に対応した位置に貫通孔が設けられていることとする。

【 0 0 3 4 】

隔壁絶縁層 P I は、例えば、有機絶縁層である。隔壁絶縁層 P I は、例えば、フォトリソグラフィ技術を用いて形成することができる。

【 0 0 3 5 】

画素電極 P E 上には、活性層として、発光層を含んだ有機物層 O R G が配置されている。発光層は、例えば、発光色が赤色、緑色、又は青色のルミネセンス性有機化合物を含んだ薄膜である。この有機物層 O R G は、発光層に加え、正孔注入層、正孔輸送層、正孔ブロッキング層、電子輸送層、電子注入層などもさらに含むことができる。

【 0 0 3 6 】

隔壁絶縁層 P I 及び有機物層 O R G は、背面電極である対向電極 C E で被覆されている。対向電極 C E は、画素 P X 間で互いに接続された共通電極であり、本態様では光反射性の陰極である。対向電極 C E は、例えば、パッシベーション膜 P S と隔壁絶縁層 P I とに設けられたコンタクトホールを介して、映像信号線 D L と同一の層上に形成された電極配線（図示せず）に電氣的に接続されている。各々の有機 E L 素子 O L E D は、画素電極 P E 、有機物層 O R G 及び対向電極 C E で構成されている。

【 0 0 3 7 】

各画素 P X は、有機 E L 素子 O L E D と画素回路とを含んでいる。本態様では、画素回路は、図 1 に示すように、駆動制御素子 D R と、出力制御スイッチ S W a と、映像信号供給制御スイッチ S W b と、ダイオード接続スイッチ S W c と、キャパシタ C とを含んでいる。上記の通り、本態様では、駆動制御素子 D R 及びスイッチ S W a 乃至 S W c は p チャネル T F T である。また、本態様では、映像信号供給制御スイッチ S W b とダイオード接続スイッチ S W c とは、駆動制御素子 D R のドレインと映像信号線 D L と駆動制御素子 D R のゲートとの接続状態を、それらが互いに接続された第 1 状態と、それらが互いから遮断された第 2 状態との間で切り替えるスイッチ群を構成している。

【 0 0 3 8 】

駆動制御素子 D R と出力制御スイッチ S W a と有機 E L 素子 O L E D とは、第 1 電源端子 N D 1 と第 2 電源端子 N D 2 との間で、この順に直列に接続されている。本態様では、第 1 電源端子 N D 1 は高電位電源端子であり、第 2 電源端子 N D 2 は低電位電源端子であ

10

20

30

40

50

る。

【0039】

出力制御スイッチSWaのゲートは、走査信号線SL1に接続されている。映像信号供給制御スイッチSWbは映像信号線DLと駆動制御素子DRのドレインとの間に接続されており、そのゲートは走査信号線SL2に接続されている。ダイオード接続スイッチSWcは駆動制御素子DRのドレインとゲートとの間に接続されており、そのゲートは走査信号線SL2に接続されている。キャパシタCは、駆動制御素子DRのゲートと定電位端子ND1'との間に接続されている。

【0040】

なお、この有機EL表示装置のうち絶縁基板SUBから画素電極PEまでの構造がアレイ基板に相当している。アレイ基板は、隔壁絶縁層PIをさらに含むことができる。また、アレイ基板は、映像信号線ドライバXDR及び走査信号線ドライバYDRをさらに含むことができる。

【0041】

この有機EL表示装置で画像を表示する場合、例えば、走査信号線SL1及びSL2の各々を線順次駆動する。そして、或る画素PXに映像信号を書き込む書込期間では、まず、走査信号線ドライバYDRから、先の画素PXが接続された走査信号線SL1にスイッチSWaを開く走査信号を電圧信号として出力し、続いて、先の画素PXが接続された走査信号線SL2にスイッチSWb及びSWcを閉じる走査信号を電圧信号として出力する。この状態で、映像信号線ドライバXDRから、先の画素PXが接続された映像信号線DLに映像信号を電流信号として出力し、駆動制御素子DRのゲート-ソース間電圧を、先の映像信号に対応した大きさに設定する。その後、走査信号線ドライバYDRから、先の画素PXが接続された走査信号線SL2にスイッチSWb及びSWcを開く走査信号を電圧信号として出力し、続いて、先の画素PXが接続された走査信号線SL1にスイッチSWaを閉じる走査信号を電圧信号として出力する。

【0042】

スイッチSWaを閉じている有効表示期間では、有機EL素子OLEDには、駆動制御素子DRのゲート-ソース間電圧に対応した大きさの駆動電流が流れる。有機EL素子OLEDは、駆動電流の大きさに対応した輝度で発光する。

【0043】

この有機EL表示装置では、光散乱層LSは、以下に説明するように、光の取り出し効率を高める役割を果たす。

【0044】

光散乱層LSを省略した場合、有機EL素子OLEDの発光層が放出する光の一部は、画素電極PEと有機物層ORGとの積層体又は画素電極PEと有機物層ORGと対向電極CEの積層体(以下、導波層という)内で反射又は全反射を繰り返しながら膜面方向に伝播する。この膜面方向に伝播する光は、導波層の主面に対する入射角が大きいと、外部に取り出すことができない。

【0045】

図2の構造では、導波層の近傍に光散乱層LSを配置している。また、透明粒子PTCから画素電極PEまでの距離の最小値は、画素電極PEと透明膜TMとの界面に臨界角よりも大きな入射角で入射したときに生じるエバネッセント波のしみ出し深さの最大値未満である。そのため、このエバネッセント波の少なくとも一部は、透明膜TMと透明粒子PTCとの界面で伝播光へと変換され、反射層RFへ向けて進行する。なお、「エバネッセント波のしみ出し深さ」は、上記界面におけるエバネッセント波のエネルギーを1としたときに、エバネッセント波のエネルギーが $1/e$ にまで減少する深さを意味する。

【0046】

この伝播光は、透明膜TMと透明粒子PTCとの界面を通過する毎に進行方向を変化させる。それゆえ、有機EL素子OLEDへと戻った伝播光の少なくとも一部は、界面に臨界角よりも小さな入射角で入射する。したがって、発光層が放出する光を、有機EL素子

OLEDの外部へと、より高い効率で取り出すことが可能となる。

【0047】

さて、この有機EL表示装置は、オーバーコート層OCを省略した有機EL表示装置と比較して輝度ムラ及び減点が生じ難い。これについて、以下に説明する。

【0048】

図4は、比較例に係る有機EL表示装置の構造を概略的に示す部分断面図である。図5は、図4の構造の一部を拡大して示す部分断面図である。比較例に係る有機EL表示装置は、オーバーコート層OCを省略したこと以外は、図1乃至図3を参照して説明した有機EL表示装置と同様の構造を有している。

【0049】

貫通孔が設けられた光散乱層LSは、例えば、透明粒子PTCと感光性樹脂とを含有した塗工液をパッシベーション膜PS上に塗布し、塗膜をパターン露光及び現像することにより得られる。或いは、パッシベーション膜PS上に透明膜TMと透明粒子PTCとを含有した光散乱層LS及びレジストパターンを順次形成し、レジストパターンをマスクとして用いて光散乱層LSをエッチングすることにより得られる。

【0050】

前者の方法によると、透明粒子PTCと感光性樹脂との現像液に対する溶解性の相違に起因して、光散乱層LSの貫通孔の側壁は、図3及び図5に示すように凸凹になる。また、後者の方法によると、透明膜TMと透明粒子PTCとのエッチング速度の相違に起因して、光散乱層LSの貫通孔の側壁は、図3及び図5に示すように凸凹になる。そのため、図4及び図5に示すようにオーバーコート層OCを省略した場合、光散乱層LSの貫通孔内で、画素電極PEの厚さが不均一になるか、又は、画素電極PEに不連続部を生じる可能性がある。

【0051】

光散乱層LSの貫通孔側壁の凹凸形状は、貫通孔毎に異なる。そのため、前者の場合、画素電極PEのうち光散乱層LSの貫通孔内に位置した部分の抵抗値が画素PX間でばらつき、表示ムラを生じる。また、後者の場合、画素電極PEのうち光散乱層LSの上面を被覆している部分への電力供給が不可能となり、減点を生じることとなる。

【0052】

これに対し、図2及び図3に示すように光散乱層LSの貫通孔側壁をオーバーコート層OCで被覆すると、貫通孔側壁の凹凸が有機EL素子OLEDへの電力供給に与える影響を小さくすることができる。したがって、本態様に係る有機EL表示装置は、オーバーコート層OCを省略した有機EL表示装置と比較して輝度ムラ及び減点が生じ難い。

【0053】

透明粒子PTCの平均粒径は例えば約0.03 μ m乃至約1 μ mの範囲内とし、オーバーコート層OCの厚さは例えば約200nm乃至約5 μ mとする。典型的には、透明粒子PTCの平均粒径は典型的には約0.3 μ mとし、オーバーコート層OCの厚さは約1 μ mとする。

【0054】

本態様では、画素電極PEとドレイン電極DEとを接続するための貫通孔の側壁をオーバーコート層OCで被覆したが、他の貫通孔の側壁をオーバーコート層OCで被覆してもよい。例えば、対向電極CEと電極又は配線とを接続するための貫通孔の側壁をオーバーコート層OCで被覆してもよい。

【0055】

本態様では、本発明を下面発光型の有機EL表示装置に適用したが、本発明は上面発光型の有機EL表示装置にも適用可能である。また、本態様では、画素回路に映像信号として電流信号を書き込む構成を採用したが、画素回路に映像信号として電圧信号を書き込む構成を採用することも可能である。

【図面の簡単な説明】

【0056】

10

20

30

40

50

【図 1】本発明の一態様に係る有機 E L 表示装置を概略的に示す平面図。

【図 2】図 1 の表示装置に採用可能な構造の一例を概略的に示す部分断面図。

【図 3】図 2 の構造の一部を拡大して示す部分断面図。

【図 4】比較例に係る有機 E L 表示装置の構造を概略的に示す部分断面図。

【図 5】図 4 の構造の一部を拡大して示す部分断面図。

【符号の説明】

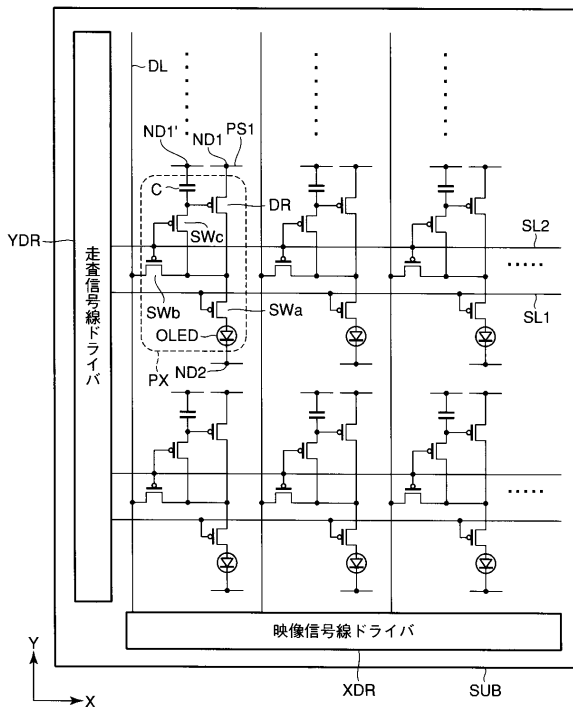
【 0 0 5 7 】

C ... キャパシタ、C E ... 対向電極、D E ... ドレイン電極、D L ... 映像信号線、D R ... 駆動制御素子、G E ... ゲート、G I ... ゲート絶縁膜、I I ... 層間絶縁膜、L S ... 光散乱層、N D 1 ... 電源端子、N D 1 ' ... 定電位端子、N D 2 ... 電源端子、O C ... オーバーコート層、O L E D ... 有機 E L 素子、O R G ... 有機物層、P E ... 画素電極、P I ... 隔壁絶縁層、P S ... パッシベーション膜、P S L ... 電源線、P T C ... 透明粒子、P X ... 画素、R F ... 反射層、S C ... 半導体層、S E ... ソース電極、S L 1 ... 走査信号線、S L 2 ... 走査信号線、S U B ... 絶縁基板、S W a ... スイッチ、S W b ... スイッチ、S W c ... スイッチ、T M ... 透明膜、U C ... アンダーコート層、X D R ... 映像信号線ドライバ、Y D R ... 走査信号線ドライバ。

10

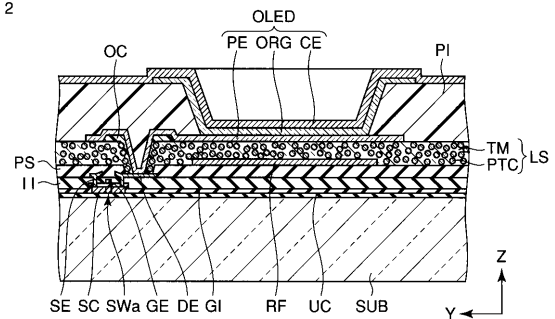
【図 1】

図 1



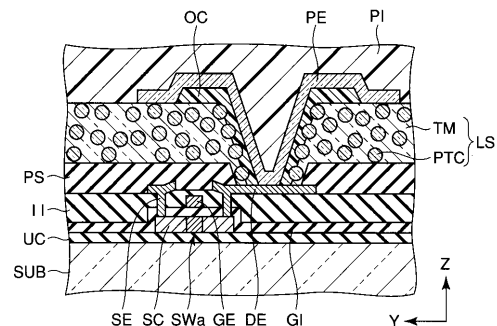
【図 2】

図 2



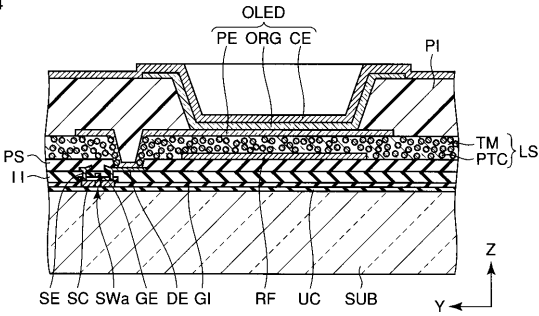
【図 3】

図 3



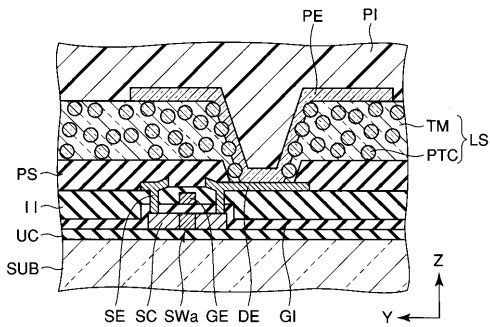
【 図 4 】

図 4



【 図 5 】

図 5



フロントページの続き

(74)代理人 100109830

弁理士 福原 淑弘

(74)代理人 100084618

弁理士 村松 貞男

(74)代理人 100092196

弁理士 橋本 良郎

(72)発明者 佐野 浩

東京都港区港南四丁目 1 番 8 号 東芝松下ディスプレイテクノロジー株式会社内

(72)発明者 奥谷 聡

東京都港区港南四丁目 1 番 8 号 東芝松下ディスプレイテクノロジー株式会社内

F ターム(参考) 3K007 AB17 BA06 BB06 DB03 EA04 FA01

5C094 AA03 AA10 AA32 BA03 BA27 DA13 ED13

专利名称(译)	有机EL显示装置和阵列基板		
公开(公告)号	JP2007188778A	公开(公告)日	2007-07-26
申请号	JP2006006271	申请日	2006-01-13
[标]申请(专利权)人(译)	东芝松下显示技术股份有限公司		
申请(专利权)人(译)	东芝松下显示技术有限公司		
[标]发明人	佐野浩 奥谷聪		
发明人	佐野 浩 奥谷 聪		
IPC分类号	H05B33/02 H05B33/10 H01L51/50 G09F9/30 H01L27/32		
CPC分类号	H01L51/5268		
FI分类号	H05B33/02 H05B33/10 H05B33/14.A G09F9/30.338 G09F9/30.365.Z G09F9/30.365 H01L27/32 H05B33/22.Z		
F-TERM分类号	3K007/AB17 3K007/BA06 3K007/BB06 3K007/DB03 3K007/EA04 3K007/FA01 5C094/AA03 5C094/AA10 5C094/AA32 5C094/BA03 5C094/BA27 5C094/DA13 5C094/ED13 3K107/AA01 3K107/BB01 3K107/CC33 3K107/DD89 3K107/EE28		
代理人(译)	河野 哲 中村诚		
其他公开文献	JP4791827B2		
外部链接	Espacenet		

摘要(译)

一种有机EL显示装置，其中光散射层与有机EL元件相邻设置，抑制了亮度不均匀和暗点的发生。根据本发明的有机EL显示装置覆盖绝缘基板（SUB），设置在基板SUB上的导体图案DE和导体图案DE的一部分，并且对应于导体图案DE的另一部分。在包括透明膜TM和分散在其中的多个透明颗粒PTC的位置处设置有通孔的散射层LC，覆盖通孔侧壁的外涂层OC和光散射层LC一种有机EL元件OLED，包括设置在顶部并通过通孔连接到导体图案DE的电极PE，面向电极PE的电极CE，以及插入在电极PE和CE之间的发光层ORG；配备 [选中图]图3

