

(19) 日本国特許庁 (JP)

(12) 公表特許公報 (A)

(11) 特許出願公表番号

特表2011-523720

(P2011-523720A)

(43) 公表日 平成23年8月18日 (2011.8.18)

(51) Int.Cl.	F I	テーマコード (参考)
G09G 3/30 (2006.01)	G09G 3/30 J	3K107
G09G 3/20 (2006.01)	G09G 3/20 670J	5C080
G09F 9/30 (2006.01)	G09G 3/20 641P	5C094
H01L 27/32 (2006.01)	G09G 3/20 624B	5C380
H01L 51/50 (2006.01)	G09G 3/20 670K	
審査請求 未請求 予備審査請求 未請求 (全 27 頁) 最終頁に続く		

(21) 出願番号 特願2011-511623 (P2011-511623)
 (86) (22) 出願日 平成21年5月22日 (2009.5.22)
 (85) 翻訳文提出日 平成22年12月22日 (2010.12.22)
 (86) 国際出願番号 PCT/US2009/003168
 (87) 国際公開番号 W02009/145881
 (87) 国際公開日 平成21年12月3日 (2009.12.3)
 (31) 優先権主張番号 12/128,697
 (32) 優先日 平成20年5月29日 (2008.5.29)
 (33) 優先権主張国 米国 (US)

(71) 出願人 510048417
 グローバル・オーエルイーディー・テクノロジー・リミテッド・ライアビリティ・カンパニー
 GLOBAL OLED TECHNOLOGY LLC.
 アメリカ合衆国、デラウェア州、ウィルミントン、オレンジ・ストリート 1209
 1209 Orange Street,
 Wilmington, Delaware 19801, United States of America

(74) 代理人 100110423
 弁理士 曾我 道治

最終頁に続く

(54) 【発明の名称】 マルチカラーエレクトロルミネセントディスプレイの補償方式

(57) 【要約】

配列されたサブピクセルの2次元アレイを有するエレクトロルミネセントディスプレイを設けることであって、異なる色の少なくとも3つのサブピクセルを有する各ピクセルを形成し、各サブピクセルは、エレクトロルミネセントデバイス及び駆動トランジスタを有し、各エレクトロルミネセントデバイスは、対応する駆動トランジスタにより駆動されることと、直列に接続された第1の読み出しトランジスタ及び第2の読み出しトランジスタを有する特定色のサブピクセルの1つの読み出し回路を各ピクセルに設けることと、読み出し回路を使用することであって、特定色のサブピクセルのトランジスタの少なくとも1つ又は特定色のサブピクセルのエレクトロルミネセントデバイス又はそれらの双方の特性に基づいて補正信号を導出することと、補正信号を使用することであって、駆動信号を調整することを含む。

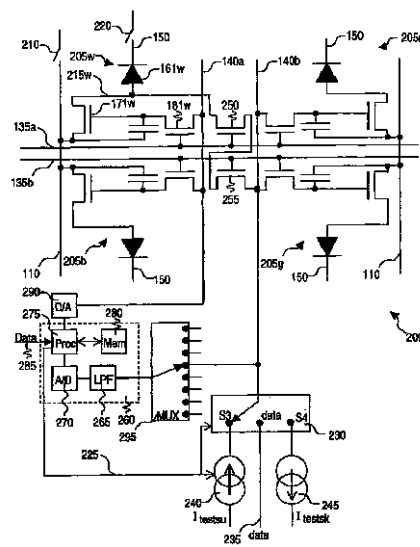


FIG. 3

【特許請求の範囲】

【請求項 1】

エレクトロルミネセントディスプレイのトランジスタ及びエレクトロルミネセントデバイスの特性の変化を補償する方法であって、

(a) 行及び列に配列されて複数のピクセルを形成するサブピクセルの 2 次元アレイを有するエレクトロルミネセントディスプレイを設けることであって、各前記ピクセルは異なる色の少なくとも 3 つのサブピクセルを有し、前記ピクセルにおける各該サブピクセルは、前記エレクトロルミネセントデバイス及び駆動トランジスタを有し、各該エレクトロルミネセントデバイスは、駆動信号に応答して前記対応する駆動トランジスタにより駆動されることと、

(b) 直列に接続された第 1 の読み出しトランジスタ及び第 2 の読み出しトランジスタを有する特定色の前記サブピクセルの 1 つの読み出し回路を各前記ピクセルに設けることと、

(c) 前記読み出し回路を使用することであって、前記特定色のサブピクセルの前記トランジスタの少なくとも 1 つ又は前記特定色のサブピクセルの前記エレクトロルミネセントデバイス又はそれらの双方の前記特性に基づいて前記特定色のサブピクセルの補正信号を導出することと、

(d) 前記補正信号を使用することであって、前記特定色のサブピクセルの前記駆動トランジスタ及び 1 つ又は複数の異なるピクセルにおける前記特定色のサブピクセルの前記駆動トランジスタに印加される前記駆動信号を調整することと、

を含む、方法。

【請求項 2】

各前記読み出し回路は、それぞれの読み出し信号を提供し、前記方法は、

(e) 前記駆動信号を前記駆動トランジスタに提供して前記エレクトロルミネセントデバイスに有色光を放出させ、かつ読み出し信号を受け取ってこのような読み出し信号を補償回路に印加するための 1 つ又は複数のデータラインを設けること、

【請求項 3】

各前記読み出し回路は、それぞれの読み出し信号を提供し、前記方法は、

(e) 各前記ピクセルにおける前記特定色の各サブピクセルについて、前記駆動信号を前記駆動トランジスタに提供して前記エレクトロルミネセントデバイスに有色光を放出させるためのそれぞれの第 1 のデータラインを設けることと、

(f) 各前記ピクセルにおける前記特定色の各サブピクセルについて、前記読み出し信号を受け取るためのそれぞれの第 2 のデータラインを設けることと、

(g) 第 1 の電圧源、及び該第 1 の電圧源を各前記駆動トランジスタのそれぞれの第 1 の電極に選択的に接続するための第 1 のスイッチを設けることと、

(h) 第 2 の電圧源、及び各前記エレクトロルミネセントデバイスを該第 2 の電圧源に選択的に接続するための第 2 のスイッチを設けることと、

(i) 電流源、及び該電流源を前記第 2 のデータラインに選択的に接続するための第 3 のスイッチを設けることと、

(j) 電流シンク、及び該電流シンクを前記第 2 のデータラインに選択的に接続するための第 4 のスイッチを設けることと、

(k) それぞれの試験電位を各前記第 1 のデータラインに印加するための試験電圧源を設けることと、

(l) 各前記第 2 のデータラインに接続された電圧測定回路を設けることと、

(m) 前記第 1 のスイッチ及び前記第 4 のスイッチを閉じ、前記第 2 のスイッチ及び前記第 3 のスイッチを開き、前記試験電圧源を使用して前記それぞれの第 1 のデータラインを通じて各前記駆動トランジスタに試験電位を印加し、前記読み出し回路をアクティブ化し、前記電流シンクを使用して試験電流を引き出し、前記電圧測定回路を使用して前記それぞれの読み出し信号を測定することにより、各前記ピクセルにおける前記特定色の各サ

10

20

30

40

50

ブ 픽セルの前記駆動トランジスタを試験することであって、前記駆動トランジスタの特性に基づいて前記それぞれの補正信号を提供することと、

(n) 前記第 1 のスイッチ及び前記第 4 のスイッチを開き、前記第 2 のスイッチ及び前記第 3 のスイッチを閉じ、前記読み出し回路をアクティブ化し、前記電流源を使用して前記試験電流を駆動し、前記電圧測定回路を使用して前記それぞれの読み出し信号を測定することにより、各前記 픽セルにおける前記特定色の各サブ 픽セルの前記エレクトロルミネセントデバイスを試験することであって、前記エレクトロルミネセントデバイスの特性に基づいて前記それぞれの補正信号を提供することと、
をさらに含む、請求項 1 に記載の方法。

【請求項 4】

10

(e) 前記サブ 픽セルの各行について、対応する選択ラインを設けること、
をさらに含む、請求項 1 に記載の方法。

【請求項 5】

(f) 前記読み出し回路をアクティブ化することであって、2 つの選択ラインを同時にアクティブ化することにより前記補正信号を導出すること、
をさらに含む、請求項 4 に記載の方法。

【請求項 6】

エレクトロルミネセントディスプレイのトランジスタ及びエレクトロルミネセントデバイスの特性の変化を補償する方法であって、

(a) 行及び列に配列されて複数の 픽セルを形成するサブ 픽セルの 2 次元アレイを有するエレクトロルミネセントディスプレイを設けることであって、各前記 픽セルは異なる色の少なくとも 3 つのサブ 픽セルを有し、前記 픽セルにおける各該サブ 픽セルは、前記エレクトロルミネセントデバイス及び駆動トランジスタを有し、各該エレクトロルミネセントデバイスは、駆動信号に応答して前記対応する駆動トランジスタにより駆動されて画像を提供することと、

20

(b) 直列に接続された第 1 の読み出しトランジスタ及び第 2 の読み出しトランジスタを有する特定色の前記サブ 픽セルの 1 つの読み出し回路を各前記 픽セルに設けることと、

(c) 前記読み出し回路を使用することであって、前記特定色のサブ 픽セルの前記トランジスタの少なくとも 1 つ又は前記特定色のサブ 픽セルの前記エレクトロルミネセントデバイス又はそれらの双方の前記特性に基づいて前記特定色のサブ 픽セルの補正信号を導出することと、

30

(d) 前記補正信号を使用することであって、前記特定色のサブ 픽セルの前記駆動トランジスタ及び 1 つ又は複数の異なる 픽セルにおける前記特定色のサブ 픽セルの前記駆動トランジスタに印加される前記駆動信号を調整することと、

(e) 時間と共に前記画像の前記ロケーションを変更することと、
を含む、方法。

【請求項 7】

(f) 前記サブ 픽セルの各行について、対応する選択ラインを設けること、
をさらに含む、請求項 6 に記載の方法。

40

【請求項 8】

(g) 前記読み出し回路をアクティブ化することであって、2 つの選択ラインを同時にアクティブ化することにより前記補正信号を導出する、前記読み出し回路をアクティブ化すること、
をさらに含む、請求項 7 に記載の方法。

【請求項 9】

各前記読み出し回路は、それぞれの読み出し信号を提供し、前記方法は、

(f) 前記駆動信号を前記駆動トランジスタに提供して前記エレクトロルミネセントデバイスに有色光を放出させ、かつ読み出し信号を受け取ってこのような読み出し信号を補償回路に印加するための 1 つ又は複数のデータラインを設けること、

50

をさらに含む、請求項 6 に記載の方法。

【請求項 10】

各前記読み出し回路は、それぞれの読み出し信号を提供し、前記方法は、

(f) 各前記ピクセルにおける前記特定色の各サブピクセルについて、前記駆動信号を前記駆動トランジスタに提供して前記エレクトロルミネセントデバイスに有色光を放出させるためのそれぞれの第 1 のデータラインを設けることと、

(g) 各前記ピクセルにおける前記特定色の各サブピクセルについて、前記読み出し信号を受け取るためのそれぞれの第 2 のデータラインを設けることと、

(h) 第 1 の電圧源、及び該第 1 の電圧源を各前記駆動トランジスタのそれぞれの第 1 の電極に選択的に接続するための第 1 のスイッチを設けることと、

(i) 第 2 の電圧源、及び各前記エレクトロルミネセントデバイスを該第 2 の電圧源に選択的に接続するための第 2 のスイッチを設けることと、

(j) 電流源、及び該電流源を前記第 2 のデータラインに選択的に接続するための第 3 のスイッチを設けることと、

(k) 電流シンク、及び該電流シンクを前記第 2 のデータラインに選択的に接続するための第 4 のスイッチを設けることと、

(l) それぞれの試験電位を各前記第 1 のデータラインに印加するための試験電圧源を設けることと、

(m) 各前記第 2 のデータラインに接続された電圧測定回路を設けることと、

(n) 前記第 1 のスイッチ及び前記第 4 のスイッチを閉じ、前記第 2 のスイッチ及び前記第 3 のスイッチを開き、前記試験電圧源を使用して前記それぞれの第 1 のデータラインを通じて各前記駆動トランジスタに試験電位を印加し、前記読み出し回路をアクティブ化し、前記電流シンクを使用して試験電流を引き出し、前記電圧測定回路を使用して前記それぞれの読み出し信号を測定することにより、各前記ピクセルにおける前記特定色の各サブピクセルの前記駆動トランジスタを試験することであって、前記駆動トランジスタの特性に基づいて前記それぞれの補正信号を提供することと、

(o) 前記第 1 のスイッチ及び前記第 4 のスイッチを開き、前記第 2 のスイッチ及び前記第 3 のスイッチを閉じ、前記読み出し回路をアクティブ化し、前記電流源を使用して前記試験電流を駆動し、前記電圧測定回路を使用して前記それぞれの読み出し信号を測定することにより、各前記ピクセルにおける前記特定色の各サブピクセルの前記エレクトロルミネセントデバイスを試験することであって、前記エレクトロルミネセントデバイスの特性に基づいて前記それぞれの補正信号を提供することと、

をさらに含む、請求項 6 に記載の方法。

【請求項 11】

(a) 異なる色の少なくとも 3 つのサブピクセルであって、各該サブピクセルは、中間節点において駆動トランジスタに電氣的に接続されたエレクトロルミネセントデバイスを有し、各該エレクトロルミネセントデバイスは、駆動信号に応答して、前記対応する駆動トランジスタにより駆動される、少なくとも 3 つのサブピクセルと、

(b) 直列に接続された第 1 の読み出しトランジスタ及び第 2 の読み出しトランジスタを有する特定色の前記サブピクセルの 1 つの読み出し回路であって、前記第 1 の読み出しトランジスタは、前記特定色のサブピクセルの前記中間節点に接続され、該読み出し回路は少なくとも 1 つの読み出し信号を提供する回路と、

(c) 前記特定色のサブピクセルの前記駆動トランジスタに駆動信号を提供するための第 1 のデータライン、及び前記読み出し信号を受け取り、このような読み出し信号を補償回路に印加するための第 2 のデータラインと、
を備える、エレクトロルミネセントピクセル。

【請求項 12】

(d) 第 1 の電圧源、及び該第 1 の電圧源を前記特定色の前記サブピクセルの前記駆動トランジスタの第 1 の電極に選択的に接続するための第 1 のスイッチと、

(e) 第 2 の電圧源、及び前記特定色の前記サブピクセルの前記エレクトロルミネセン

トデバイスを該第 2 の電圧源に選択的に接続するための第 2 のスイッチと、

(f) 電流源、及び該電流源を前記第 2 のデータラインに選択的に接続するための第 3 のスイッチと、

(g) 電流シンク、及び該電流シンクを前記第 2 のデータラインに選択的に接続するための第 4 のスイッチと、

をさらに含む、請求項 1 1 に記載のエレクトロルミネセントピクセル。

【請求項 1 3】

(h) 試験電位を前記第 1 のデータラインに印加するための試験電圧源と、

(i) 前記第 2 のデータラインに接続された電圧測定回路と、

(j) 前記第 1 の読み出しトランジスタ及び前記第 2 の読み出しトランジスタをアクティブ化し、前記第 1 のスイッチを閉じ、前記第 2 のスイッチを開き、前記第 4 のスイッチを閉じ、前記第 3 のスイッチを開き、前記第 1 のデータラインに所定の試験電位を印加し、所定の試験電流を引き出すように前記電流シンクを設定することにより、前記特定色のサブピクセルを駆動して第 1 の読み出し信号を提供すると共に、前記第 1 の読み出しトランジスタ及び前記第 2 の読み出しトランジスタをアクティブ化し、前記第 1 のスイッチを開き、前記第 2 のスイッチを閉じ、前記第 4 のスイッチを開き、前記第 3 のスイッチを閉じ、所定の試験電流を駆動するように前記電流源を設定することにより、前記特定色のサブピクセルを駆動して第 2 の読み出し信号を提供するためのコントローラと、
をさらに含む、請求項 1 2 に記載のエレクトロルミネセントピクセル。

【請求項 1 4】

前記少なくとも 3 つのサブピクセルは、少なくとも 2 つの行に配列され、前記エレクトロルミネセントピクセルは、前記サブピクセルの各行について対応する選択ラインをさらに含む、請求項 1 1 に記載のエレクトロルミネセントピクセル。

【請求項 1 5】

前記第 1 の読み出しトランジスタの前記ゲートは第 1 の選択ラインに接続され、前記第 2 の読み出しトランジスタの前記ゲートは第 2 の選択ラインに接続される、請求項 1 4 に記載のエレクトロルミネセントピクセル。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、ソリッドステート O L E D フラットパネルディスプレイに関し、より詳細には、有機発光ディスプレイコンポーネントの経時変化を補償する手段を有するこのようなディスプレイに関する。

【背景技術】

【0002】

エレクトロルミネセント (E L) デバイスは、フラットパネルディスプレイの有望な技術である。例えば、有機発光ダイオード (O L E D) は、この数年間知られてきており、最近、商用のディスプレイデバイスで使用されている。E L デバイスは、電流を通電させたときに発光する、基板上に被覆された材料から成る薄膜層を使用する。O L E D デバイスでは、それらの層の 1 つ又は複数が有機材料を含む。アクティブマトリクス制御方式を使用して、複数の E L 発光デバイスを E L ディスプレイ内に組み立てることができる。各サブピクセルが E L デバイス及びドライ回路を含む E L サブピクセルは、通常、サブピクセルごとに行アドレス及び列アドレスを有する 2 次元アレイに配列され、各サブピクセルに関連付けられたデータ値によって駆動されて、関連付けられたデータ値に対応する明度で発光する。フルカラーディスプレイを作製するには、異なる色の 1 つ又は複数のサブピクセルが共にグルーピングされて、ピクセルが形成される。このように、E L ディスプレイ上の各ピクセルは、例えば、赤色、緑色、及び青色といった 1 つ又は複数のサブピクセルを含む。特定色のすべてのサブピクセルの集まりは、一般に「色平面」と呼ばれる。モノクロディスプレイは、1 つの色平面のみを有するカラーディスプレイの特殊な場合であるとみなすことができる。

【0003】

通常の大型ディスプレイ（例えば、12～20インチよりも大きな対角を有する）は、基板上に形成された水素化アモルファスシリコン薄膜トランジスタ（a-Si TFT）を用いて、このような大型ディスプレイのサブピクセルを駆動する。アモルファスSiバックプレーンは安価であり、製造が容易である。しかしながら、非特許文献1に記載されているように、a-Si TFTは、長期にわたるゲートバイアスにさらされると、しきい値電圧（ V_{th} ）が準安定なシフトを示す。LCD等の従来のディスプレイデバイスでは、LCDディスプレイの液晶を切り替えるのに要する電流は比較的小さいので、このシフトは重大な意味を有しない。しかしながら、LEDの用途の場合、EL材料を駆動して発光させるのに、はるかに大きな電流をa-Si TFT回路が切り替えなければならない。したがって、a-Si TFT回路を用いるELディスプレイは、使用されているときに、一般にかなり大きな V_{th} シフトを示す。この V_{th} シフトの結果、ダイナミックレンジが減少する可能性があり、画像アーティファクトが生じる可能性がある。その上、OLED及びハイブリッドELデバイスの有機材料はまた、該有機材料を通電する積分された電流密度が時間と共に低下し、それによって、該有機材料の効率が下がる一方、電流に対する該有機材料の抵抗が増加し、したがって、順電圧が増加する。これらの影響は、「経時変化」の影響として当該技術分野で説明されている。

10

【0004】

TFT及びELの経時変化というこれらの2つの要因によって、ディスプレイの寿命は短縮される。ディスプレイ上の異なる有機材料は、異なる速度で経時変化する可能性があり、これによって、ディスプレイが使用されるにつれて、色の経時変化に差異が生じ、ディスプレイの白色点が変化する。ディスプレイのいくつかのELデバイスが他のものよりも多く使用される場合、その結果として、経時変化が空間的に異なったものとなる可能性があり、これによって、同様の信号で駆動されたとき、ディスプレイの一部が他の部分よりも薄暗くなる。この結果、焼き付きが目に見える可能性がある。例えば、これは、スクリーンが長期間の間1つのロケーションに単一のグラフィック要素を表示するときに起こる。このようなグラフィック要素は、例えば、ニュースのヘッドライン、スポーツのスコア、及びネットワークのロゴといった背景情報を有するストライプ又は長方形を含むことができる。信号フォーマットの相違も問題となる。例えば、従来のスクリーン（4：3アスペクト比）上にワイドスクリーン（16：9アスペクト比）画像をレターボックス化して表示するには、ディスプレイが画像をマッティング（matte）する必要がある、これによって、16：9の画像は、表示スクリーンの中央の水平領域に現れ、黒色（非照光）のバーが4：3表示スクリーンの上部及び下部のそれぞれの水平領域に現れる。これによって、16：9の画像エリアと非照光（マット（matte））エリアとの間にシャープな遷移が生み出される。これらの遷移は、時間と共に焼き付きを起こす可能性があり、水平エッジとして目に見えるようになる。さらに、これらの場合に、マットエリアは画像エリアほど速く経時変化を受けることはなく、この結果、マットエリアは、4：3（フルスクリーン）の画像が表示されたときに、16：9の画像エリアよりも不愉快なほどに明るくなる可能性がある。

20

30

【0005】

TFT回路の電圧しきい値シフトの問題を回避する1つの手法は、このような電圧シフトの存在する状態で性能が比較的不変である回路設計を用いることである。例えば、Uchino他による特許文献1は、電気光学素子の特徴的変動及びトランジスタのしきい値電圧の変動を補償する機能を有するサブピクセル回路を記載している。このサブピクセル回路は、電気光学素子、保持キャパシタ、及び5チャネル薄膜トランジスタを含む。代替的な回路設計は、トランジスタ性能に対する感受性を低減する電流ミラー駆動回路を用いる。例えば、Takahara他による特許文献2はこのような回路を記載している。しかしながら、このような回路は、通常ならば用いられる2トランジスタ単一キャパシタ（2T1C）回路よりも通常はるかに大きくかつ複雑であり、これによって、発光に利用可能なディスプレイ上のエリアの割合である開口率（AR）が低減される。ARが減少すると、各ELデバ

40

50

イスを通る電流密度が増加することによって、ディスプレイの寿命が減少する。

【0006】

a-Si TFTと共に使用される他の方法は、しきい値電圧シフトを測定することに依拠するものである。例えば、Fruehaufによる特許文献3は、従来の2T1Cサブピクセル回路と、オフパネル電流測定回路に電流を搬送するのに使用される第3のトランジスタを含むOLEDサブピクセル回路を記載している。 V_{th} がシフトし、OLEDが経時変化するにつれて、電流は減少する。この電流の減少が測定され、サブピクセルを駆動するのに使用されるデータ値を調製するのに使用される。同様に、Buによる特許文献4は、第3のトランジスタを使用して、試験状態下にあるOLEDデバイスを流れる電流を測定し、その電流を基準電流と比較してデータ値を調整することを記載している。加えて、Arno 10
ld他は、本発明の譲受人に譲渡された特許文献5において、OLEDの両端電圧を表すフィードバック信号を生み出す第3のトランジスタを使用し、これによって、 V_{th} シフトの補償は可能ではないが、OLEDの経時変化の補償は可能になることを教示している。しかしながら、これらの方式は、内部補償を有するサブピクセル回路ほど多くのトランジスタを必要としないものの、測定値を搬送する追加の信号ラインがディスプレイバックプレーン上に必要となる。これらの追加の信号ラインによって、開口率が低減され、組み立てコストが追加される。例えば、これらの方式は、1列当たりに1つの追加データラインを必要とする可能性がある。これによって、ドライバ集積回路にボンディングしなければならないラインの数は2倍になり、組み立てられたディスプレイのコストが増加し、ボンディングの失敗の確率が増加し、これによって、組み立てラインからの良好なディスプレイ 20
の歩留まりが減少する。この問題は、特に、2千を超える列を有する可能性がある大型高解像度ディスプレイにとって深刻である。一方、ボンダアウトカウントが高いほど、より高密度な接続が必要とされる可能性があり、より高密度な接続は低密度の接続よりも製造費用が高くなり、歩留まりが低くなることから、上記問題はより小さなディスプレイにも影響を与える。

【0007】

画像の焼き付きを低減するための代替的な方式は、陰極線管ディスプレイを使用するテレビについて取り組まれてきた。特許文献6は、陰極線管(CRT)を均一に経時変化させるために提供される方法及び装置を記載している。この方式のもとでは、或るアスペクト比の画像を異なるアスペクト比のディスプレイ上に表示するとき、ディスプレイのマッ 30
トエリアが等化ビデオ信号で駆動される。このようにして、CRTは、一様に経時変化される。しかしながら、提案された解決法では、等化ビデオ信号がディスプレイの通常ならば非照光の領域に印加されるときに視界からマットエリアをシールドするために手動又は自動で提供することができるドア又はカバー等の遮断構造の使用が必要となる。この解決法は、そのコスト及び不便さのために、ほとんどの観察者に受け入れられない可能性がある。また、特許文献6は、主要な領域に表示された番組ビデオの平均光度の推定値に一致した光度を有するグレイビデオでマットエリアを照光することもできることを開示している。しかしながら、特許文献6に示されているように、このような推定は完全ではなく、その結果、一様でない経時変化は、削減されてはいるものの、依然として存在する。

【0008】

特許文献7は、エッジ変更信号を使用して空間周波数を低減し、エッジの焼き付き線を最小にするビデオ信号、又は境界変更信号を使用して、表示画像の境界エリアにおいて画像コンテンツの明度を増加させるビデオ信号を表示するための方法及び装置を記載している。ここで、境界エリアは、異なるアスペクト比で画像を表示したときに非画像エリアに対応する。しかしながら、これらの解決法は、例えば表示画像においてシャープネスが低減される又は境界エリアがより明るく見えるといった好ましくない画像アーティファクトを引き起こす可能性がある。

【0009】

ビデオコンテンツによる特定のエリアの焼き付きによる局所的な明度の相違の一般的な問題は、従来技術では、例えば特許文献8において対処されている。この開示は、画像の 50

コーナでそれらの要素を検出し、それらの強度を平均表示負荷に低減することによって、上述したようなグラフィック要素の焼き付きを防止することができることを教示している。この方法は、静的なエリアの検出を必要とし、色の焼き付きの相違を防止することはいできない。代替的な技法は、Igarashi他による「Camera and Display Control Device」という発明の名称の特許文献 9 に記載されている。この開示では、デジタルカメラに有機 E L ディスプレイが設けられる。この E L ディスプレイは、デジタルカメラで D S P を用いることによって焼き付きが防止される。D S P は、カメラがオンされるごとに、メモリにおけるアイコン画像データの位置を変化させることによって有機 E L ディスプレイ上におけるアイコンの位置を変化させる。表示位置が変化される度合いは、ほぼ 1 ピクセルであるので、ユーザは表示位置の変化を認識することができない。しかしながら、この手法は、画像信号の従来技術の知識及び制御を必要とし、フォーマットの相違の問題には対処していない。

10

【0010】

Enoki 他による特許文献 10 は、表示スクリーンの焼き付き防止のさらなる方法を記載している。この方法では、画像は、指定された表示モードにおいて斜めの方向に徐々に移動される。この技法及び同様の技法は、一般に「ピクセルオービタ (pixel orbiter)」技法と呼ばれる。Enoki 他は、表示スクリーンが静止画像を表示する間又は所定の間隔で画像を移動させることを教示している。Kota 他は、特許文献 11 において、所定の個数のフレームごとに異なる位置に画像を表示することを教示している。同様に、商用のプラズマテレビ製品は、ユーザが調整可能なタイマーに従って 4 つの方向に 3 ピクセル、画像を順次シフトするピクセルオービタ動作モードを宣伝している。しかしながら、これらの技法は、ディスプレイのすべてのピクセルを用いることができず、したがって、画像データを表示するのに常に使用される画像エリアのピクセルよりも明るいピクセルの境界効果 (border effect) を生み出す可能性がある。

20

【先行技術文献】

【特許文献】

【0011】

【特許文献 1】米国特許出願公開第 2005/026995 号

【特許文献 2】米国特許出願公開第 2005/018008 号

【特許文献 3】米国特許出願公開第 2004/010043 号

30

【特許文献 4】米国特許第 6,433,488 号

【特許文献 5】米国特許第 6,995,519 号

【特許文献 6】米国特許第 6,359,398 号

【特許文献 7】米国特許第 6,369,851 号

【特許文献 8】米国特許第 6,856,328 号

【特許文献 9】特開 2005-037843 号

【特許文献 10】米国特許出願公開第 2005/020431 号

【特許文献 11】米国特許第 7,038,668 号

【非特許文献】

【0012】

40

【非特許文献 1】Applied Physics Letters 87, 023502 (2005) の Jahinuzzaman 他による「Threshold Voltage Instability Of Amorphous Silicon Thin-Film Transistors Under Constant Current Stress」

【発明の概要】

【発明が解決しようとする課題】

【0013】

E L ディスプレイ上の画像の焼き付きを軽減するための既存の方法は、一般に、追加の表示回路部を必要とするか、又は表示画像を操作するかのいずれかである。追加の表示回路部を必要とする方法は、ディスプレイの寿命を短縮し、そのコストを増加させ、製造歩留まりを低下させる可能性がある。表示画像を操作する方法は、すべての焼き付きを補正

50

することができない。したがって、エレクトロルミネセントフラットパネルディスプレイデバイスの改善された表示の一様性を提供するための改良された方法及び装置が必要とされている。

【0014】

したがって、経時変化と、トランジスタの経時変化が存在する状況でのOLED放出器の効率性変化とを補償することが本発明の目的である。

【課題を解決するための手段】

【0015】

この目的は、エレクトロルミネセントディスプレイのトランジスタ及びエレクトロルミネセントデバイスの特性の変化を補償する方法であって、

(a) 行及び列に配列されて複数のピクセルを形成するサブピクセルの2次元アレイを有するエレクトロルミネセントディスプレイを設けることであって、各ピクセルは異なる色の少なくとも3つのサブピクセルを有し、ピクセルにおける各サブピクセルは、エレクトロルミネセントデバイス及び駆動トランジスタを有し、各エレクトロルミネセントデバイスは、駆動信号に応答して対応する駆動トランジスタにより駆動されることと、

(b) 直列に接続された第1の読み出しトランジスタ及び第2の読み出しトランジスタを有する特定色のサブピクセルの1つの読み出し回路を各ピクセルに設けることと、

(c) 読み出し回路を使用することであって、特定色のサブピクセルのトランジスタの少なくとも1つ又は特定色のサブピクセルのエレクトロルミネセントデバイスの特性に基づいて特定色のサブピクセルの補正信号を導出することと、

(d) 補正信号を使用することであって、特定色のサブピクセルの駆動トランジスタ及び1つ又は複数の異なるピクセルにおける特定色のサブピクセルの駆動トランジスタに印加される駆動信号を調整することと、
を含む、方法によって達成される。

【発明の効果】

【0016】

本発明の利点は、ディスプレイの有機材料の経時変化及び回路部の経時変化を補償するOLEDディスプレイである。OLEDディスプレイが単純な電圧測定回路部を使用することが本発明のさらなる利点である。電圧のすべての測定を行うことによって、OLEDディスプレイが、電流を測定する方法よりも変化に敏感であることが、本発明のさらなる利点である。駆動(driving)トランジスタの特性の変化の補償をOLEDの変化の補償と共に行うことができ、したがって、完全な補償解決法が提供されることが、本発明のさらなる利点である。測定及び補償(OLED及び駆動トランジスタ)の双方の態様を高速に達成することができることが本発明のさらなる利点である。OLEDディスプレイが、ディスプレイの外部へ既存のラインを使用し、したがって、外部回路部への追加の接続を必要としないことが、本発明のさらなる利点である。

【図面の簡単な説明】

【0017】

【図1】本発明で役立てることができるエレクトロルミネセントサブピクセルの概略図である。

【図2】本発明で役立てることができるELディスプレイの概略図である。

【図3】本発明の実施に際して使用することができるエレクトロルミネセントピクセルのピクセル駆動回路の一実施形態の概略図である。

【図4】本発明の方法の一実施形態を示すブロック図である。

【図5】本発明の実施に際して使用することができるELディスプレイの一実施形態の平面図である。

【発明を実施するための形態】

【0018】

次に図1を参照して、上記で引用した、本発明の譲受人に譲渡された米国特許出願第11/766,823号にLevey他により記載されているようなエレクトロルミネセント(

10

20

30

40

50

EL) サブピクセルの概略図が示されている。このようなサブピクセルは、アクティブマトリクスELディスプレイの技術の分野において既知である。ELディスプレイの役立つ一例は、有機発光ダイオード(OLED)ディスプレイである。ELサブピクセル100は、発光ELデバイス160及び駆動回路105を含む。ELサブピクセル100は、データライン120、第1の電圧源111によって駆動される第1の電源ライン110、選択ライン130、及び第2の電圧源151によって駆動される第2の電源ライン150に接続されている。接続されているということは、素子が直接接続されているか、又は、例えばスイッチ、ダイオード、別のトランジスタ等の別のコンポーネントを介して接続されていることを意味する。駆動回路105は、駆動トランジスタ170、スイッチトランジスタ180、及びキャパシタ190を含む。駆動トランジスタ170は、アモルファスシリコン(a-Si)トランジスタとすることができる。駆動トランジスタ170は、第1の電極145、第2の電極155、及びゲート電極165を有する。駆動トランジスタ170の第1の電極145は第1の電源ライン110に接続されている一方、第2の電極155はELデバイス160に接続されている。駆動回路105のこの実施形態では、駆動トランジスタ170の第1の電極145はドレイン電極であり、第2の電極155はソース電極であり、駆動トランジスタ170はnチャネルデバイスである。この実施形態では、ELデバイス160は、駆動トランジスタ170に接続されかつ第2の電源ライン150を介して第2の電圧源151に接続された非反転ELデバイスである。この実施形態では、第2の電圧源151はグラウンドである。当業者は、他の実施形態が、第2の電圧源としと他のソースを使用することができることを認識するであろう。スイッチトランジスタ180は、選択ライン130に接続されたゲート電極を有すると共に、ソース電極及びドレイン電極も有する。ソース電極及びドレイン電極の一方は駆動トランジスタ170のゲート電極165に接続されており、他方はデータライン120に接続されている。

【0019】

ELデバイス160は、第1の電源ライン110と第2の電源ライン150との間の電流の流れによって電源が投入される。この実施形態では、駆動トランジスタ170及びELデバイス160を通して電流を流し、その結果、ELデバイス160が光を生み出すようにするために、第1の電圧源111は、第2の電圧源151に対して正の電位を有する。電流の大きさ、したがって放出光の強度は、駆動トランジスタ170によって、より具体的には、駆動トランジスタ170のゲート電極165の信号電圧の大きさによって制御される。書き込みサイクル中、選択ライン130は書き込みのためにスイッチトランジスタ180をアクティブ化し、データライン120上の信号電圧データが駆動トランジスタ170に書き込まれ、ゲート電極165と第1の電源ライン110との間に接続されたキャパシタ190に記憶される。

【0020】

上記で論述したように、駆動トランジスタ170等のa-Siトランジスタ及び160等のELデバイスは経時変化の影響を有する。このような経時変化の影響を補償して、ディスプレイの一貫した明度及び色バランスを維持し、画像焼き付きを防止することが望ましい。このような補償に役立つ値を読み出すために、駆動回路105は、駆動トランジスタ170の第2の電極155及び読み出しライン125に接続された読み出しトランジスタ185をさらに含む。読み出しトランジスタ185のゲート電極は、選択ライン130、又は一般的には他の或る読み出し選択ラインに接続することができる。読み出しトランジスタ185は、アクティブであるとき、ディスプレイから電子機器195へ信号を搬送する読み出しライン125に第2の電極155を電気的に接続する。電子機器195には、例えば、電極155の電圧を読み出す利得バッファ及びA/D変換器が含まれ得る。

【0021】

次に図2を参照して、上記で引用した、本発明の譲受人に譲渡された米国特許出願第11/946,392号においてWhite他により記載されているようなELディスプレイ20が示されている。ディスプレイ20は、ソースドライバ21、ゲートドライバ23、及びディスプレイマトリクス25を含む。ディスプレイマトリクス25は、行及び列に配列

された複数の EL サブピクセル 100 を有する。各行は選択ライン（131a、131b、131c）を有する。各列はデータライン（121a、121b、121c、121d）及び読み出しライン（126a、126b、126c、126d）を有する。各サブピクセルは、図1に示すように、駆動回路及び EL デバイスを含む。各 EL デバイスを通る電流は、その EL デバイスの列のデータラインで搬送されて駆動トランジスタのゲート電極に印加される駆動信号に応答して、その EL デバイスの対応する駆動回路の駆動トランジスタによって駆動される。EL デバイスは一般に電流駆動型であるので、EL デバイスを通る電流を駆動回路で駆動することは、慣習的に、EL デバイスを駆動と呼ばれる。図に示すように、データライン 121a に接続されたサブピクセル回路の列は、以下では、「列 A」と呼ばれ、列 B、列 C、及び列 D についても同様である。読み出しライン 126a～126d は、図2では破線で示されているが、これは専ら明確にするためだけのものであり、読み出しライン 126a～126d は、列全体に沿って電氣的に途切れることなく連続している。データライン 121a～121d 及び読み出しライン 126a～126d は、すべてソースドライバ 21 に接続され、単純な 2 トランジスタ 1 キャパシタ（2T1C）設計と比較して、外部接続に必要とされるボンドカウントは 2 倍になる。読み出し線は、ソースドライバに含まれない読み出し回路にも接続することができる。「行」及び「列」という用語は、EL ディスプレイの特定の向きを暗に意味するものではない。行及び列は、一般性を失うことなく交換することができる。読み出し線は、列のラインに平行以外の他の構成で配向することもできる。

【0022】

次に図3を参照して、本発明の実施に際して使用することができるエレクトロルミネセントピクセルのピクセル駆動回路の一実施形態の概略図が示されている。エレクトロルミネセントピクセル 200 は、行及び列に配列されて複数のピクセルを形成する例えばサブピクセル 205w、205b、205r、及び 205g といったサブピクセルの 2 次元アレイを有するエレクトロルミネセント（EL）ディスプレイの一部である。各ピクセルは、異なる色の少なくとも 3 つのサブピクセルを有する。これらの少なくとも 3 つのサブピクセルは、望ましくは、図3に示すように、少なくとも 2 つの行に配列される。この実施形態は、クワッドピクセルパターンを使用するが、水平ストライプ又は垂直ストライプ等の当該技術分野で知られている他のピクセルパターンを本発明と共に使用することもできる。図3に示す実施形態では、ピクセル 200 は、白色サブピクセル 205w、赤色サブピクセル 205r、青色サブピクセル 205b、及び緑色サブピクセル 205g の異なる色の 4 つのサブピクセルを含む。各サブピクセルは、中間節点において対応する駆動トランジスタに電氣的に接続されたエレクトロルミネセントデバイスを有する。エレクトロルミネセントデバイスは、駆動信号に応答して、対応する駆動トランジスタにより駆動される。駆動信号は、対応するスイッチトランジスタによってデータラインから駆動トランジスタに伝達される。例えば、サブピクセル 205w は、EL デバイス 161w、中間節点 215w、駆動トランジスタ 171w、及びスイッチトランジスタ 181w を含み、第1のデータライン 140a に接続されている。データラインは、駆動信号を駆動トランジスタに提供して、対応する EL デバイスに有色光を放出させる。この有色光は、白色を含む任意の色とすることができる。有色光は、例えば、有色サブピクセルが異なるごとに異なる放出器を設けることによって、又は当該技術分野で知られているような色フィルタを有する、例えば白色の広帯域放出 EL デバイスを設けることによって、EL デバイスにより直接提供することができる。他のサブピクセルは、対応する構造を有し、それに対応して符号が付けられている。このディスプレイは、上述したような共通の第1の電圧源に接続された第1の電源ライン 110 と、上述したような共通の第2の電圧源に接続された第2の電源ライン 150 とをさらに含む。ディスプレイは、当該技術分野で既知のようにサブピクセルに駆動信号を提供するためのデータライン（例えば、第1のデータライン 140a 及び第2のデータライン 140b）と選択ライン（例えば、135a 及び 135b）とをさらに含む。サブピクセルの各行には、対応する選択ラインが提供され、例えば、サブピクセル 205w 及び 205r の行については選択ライン 135a が提供される。サブピ

10

20

30

40

50

クセルの各列には、駆動トランジスタに駆動信号を提供するための対応するデータラインが提供され、例えばサブピクセル 205w 及び 205b については第 1 のデータライン 140a が提供され、サブピクセル 205r 及び 205g については第 2 のデータライン 140b が提供される。一方、各ピクセルにおけるサブピクセルの 1 つ（例えば、ピクセル 200 におけるサブピクセル 205w）は、第 1 のトランジスタ 171w に駆動信号を提供するための第 1 のデータライン 140a を有し、本明細書で説明する状況下で、読み出し信号を受け取るための第 2 のデータライン 140b を有する。このサブピクセルは、各ピクセルにおける特定色のサブピクセルと呼ばれる。

【0023】

ディスプレイは、第 1 の電源ライン 110 に接続された第 1 のスイッチ 210 及び第 2 の電源ライン 150 に接続された第 2 のスイッチ 220 も含む。第 1 のスイッチ 210 及び第 2 のスイッチ 220 は、望ましくはオフパネルに配置され、明確にするために図示されていないが、これらのスイッチは、ディスプレイ上のすべてのそれぞれの電源ラインに接続されている。OLED ディスプレイの場合、少なくとも 1 つの第 1 のスイッチ 210 及び第 2 のスイッチ 220 が設けられる。OLED ディスプレイが、電力供給を受ける複数のピクセルサブグループを有する場合、追加の第 1 のスイッチ及び第 2 のスイッチを設けることができる。第 1 のスイッチ 210 は、第 1 の電源ライン 110 を介して第 1 の電圧源を各駆動トランジスタ、例えば白色サブピクセル駆動トランジスタ 171w の第 1 の電極に選択的に接続する。第 2 のスイッチ 220 は、第 2 の電源ライン 150 を介して第 2 の電圧源を各 EL デバイス、例えば EL デバイス 161w に選択的に接続する。ディスプレイは、データライン 235、電流源 240（第 3 のスイッチ S3 を介して選択的に）、又は電流シンク 245（第 4 のスイッチ S4 を介して選択的に）に第 2 のデータライン 140b を選択的に接続するスイッチブロック 230 も含む。通常の実表示モードでは、第 1 のスイッチ 110 及び第 2 のスイッチ 120 は閉じられている一方、他のスイッチ（後述）は開いている。すなわち、スイッチブロック 230 は、データライン 235 に設定され、したがって、第 2 のデータライン 140b は、通常の実データラインとして機能し、駆動信号を例えばサブピクセル 205r 及び 205g の駆動トランジスタに提供し、サブピクセルに有色光を放出させる。通常の実表示モードでは、第 1 のデータライン 140a は、別の列のサブピクセル、例えばサブピクセル 205w 及び 205b に駆動信号を提供する。第 3 のスイッチ及び第 4 のスイッチは個別のエンティティとすることができるが、これらのスイッチは、この方法では同時に閉じられることは決してなく、したがって、スイッチブロック 230 は、これら 2 つのスイッチの好都合な実施形態を提供する。スイッチブロック 230、電流源 240、及び電流シンク 245 は、OLED ディスプレイ基板上に配置することもできるし、或いは OLED ディスプレイ基板以外に配置することもできる。

【0024】

各ピクセルは、特定色のサブピクセルの 1 つの読み出し回路を含む。この読み出し回路は、読み出しモードでアクティブ化することができ、少なくとも 1 つの読み出し信号を提供する。この読み出し信号は以下でさらに説明される。読み出し回路は、直列に接続された第 1 の読み出しトランジスタ 250 及び第 2 の読み出しトランジスタ 255 を含み、第 1 の読み出しトランジスタ 250 は、このピクセルにおいて白色サブピクセル 205w の中間節点 215w に接続されている。第 1 の読み出しトランジスタ 250 のゲート電極は、第 1 の選択ライン 135a に接続されている一方、第 2 の読み出しトランジスタ 255 のゲートは、第 2 の選択ライン 135b に接続されている。したがって、2 つの選択ラインは、読み出し回路をアクティブ化するために同時にアクティブ化されなければならない。後述するように、他のピクセルは、読み出し回路に接続された異なる色のサブピクセルを有する。したがって、ディスプレイ全体では、読み出し回路に接続された各色のサブピクセルの個数は実質的に同じである。スイッチボックス 230 は、読み出しトランジスタ 250 及び 255 と共に使用される。第 3 のスイッチ S3 は、第 2 のデータライン 140b を介して電流源 240 をサブピクセル 205w に選択的に接続することを可能にして、

所定の定電流がサブピクセル 205w に流れ込むことを可能にする。第 4 のスイッチ S 4 は、所定のデータ値がデータライン 140a に印加されたときに、第 2 のデータライン 140b を介して電流シンク 245 をサブピクセル 205w に選択的に接続することを可能にして、所定の定電流がサブピクセル 205w から流れることを可能にする。

【0025】

電圧測定回路 260 がさらに設けられ、第 2 のデータライン 140b に接続されている。電圧測定回路 260 は、電圧を測定して、駆動トランジスタに印加される駆動信号を調整する補正信号を導出する。電圧測定回路 260 は、少なくとも、電圧測定値をデジタル信号に変換するためのアナログ／デジタル変換器 270 及びプロセッサ 275 を含む。アナログ／デジタル変換器 270 からの信号はプロセッサ 275 へ送られる。電圧測定回路 260 は、電圧測定値を記憶するためのメモリ 280 及び必要な場合にローパスフィルタ 265 も含むことができる。電圧測定回路の他の実施形態は当業者に明らかである。電圧測定回路 260 は、所定の個数のサブピクセルから電圧を順次読み出すための複数の第 2 のデータライン 140b 並びに読み出しトランジスタ 250 及び 255 にマルチプレクサ 295 を通じて接続することができる。プロセッサ 275 は、デジタル／アナログ変換器 290 を経由して第 1 のデータライン 140a にも接続することができる。したがって、プロセッサ 275 は、本明細書で説明される測定プロセス中に第 1 のデータライン 140a に所定の試験電位を印加するための試験電圧源としても機能することができる。プロセッサ 275 は、データ入力 285 を介して表示データを受け付け、本明細書で説明されるような変化の補償を提供することもでき、したがって、表示プロセス中に第 1 のデータライン 140a に補償されたデータを提供することができる。

【0026】

電圧測定回路の代わりに、第 2 のデータライン 140b 上の電圧を既知の基準と比較する比較器等の補償回路を使用することもできる。これは、電圧測定回路を含む実施形態よりも低コストの装置を提供することができる。

【0027】

特定色のサブピクセルを駆動して読み出し信号を提供するためのコントローラも設けることができる。このコントローラはプロセッサ 275 とすることができる。コントローラは、第 1 のスイッチから第 4 のスイッチのいずれをも開閉することができ、所定の試験電流を引き出すように電流シンク 245 を設定することができ、所定の試験電流を駆動するように電流源 240 を設定することができる。これは、制御バス 225 によって概略的に示されている。図解を明確にするために、スイッチブロック 230 及び電流源 240 への制御バス 225 しか示されていないが、制御バス 225 によって、コントローラが任意のスイッチ、電流シンク、電流源、データライン、選択ライン、又はマルチプレクサを必要に応じて設定することが可能になることが理解されるであろう。

【0028】

通常の動作時に、ディスプレイは、当該技術分野で既知のようにアクティブマトリクスディスプレイとして動作する。データがデータライン（例えば 140a、140b）上に出力され、選択ライン（例えば 135a）がアクティブ化されて、対応する駆動トランジスタのゲート電極へそのデータを出力して、対応する EL デバイスを所望のレベルで駆動する。一時に単一の選択ラインがアクティブ化される。このモードでは、サブピクセル 205w は、第 1 のデータライン 140a に接続されているが、第 2 のデータライン 140b には接続されていない。

【0029】

ディスプレイの各ピクセル 200 は、本明細書で読み出しモードと呼ばれる別のモードを有する。読み出しモードでは、例えば第 1 の選択ライン 135a 及び第 2 の選択ライン 135b といった 2 つの隣接した選択ラインが同時にアクティブ化され、それによって、第 1 の読み出しトランジスタ 250 及び第 2 の読み出しトランジスタ 255 をアクティブ化してサブピクセル 205w を第 2 のデータライン 140b に接続することにより、読み出し回路がアクティブ化される。したがって、読み出しモードでは、特定色のサブピクセル

ル205wは、駆動トランジスタ171wに駆動信号を通常通り提供する第1のデータライン140aと、サブピクセル205wから読み出し信号を受け取り、それらの読み出し信号を電圧測定回路260又は補償回路が代わりに使用される場合には該補償回路に印加する第2のデータライン140bとの2つのデータラインを有する。

【0030】

次に図4を参照し、また図3も参照して、本発明で実施されるように、ELディスプレイのトランジスタ及びELデバイスの特性の変化を補償する方法の一実施形態のブロック図が示されている。この方法は、各ピクセルにおける特定色のサブピクセルの駆動トランジスタ及びELデバイスを個別に試験する。読み出し回路がアクティブ化される（ステップ410）。すなわち、選択ライン135a及び135bを同時にアクティブ化することによって、読み出しトランジスタ250及び255の双方がアクティブ化される。第1のスイッチ210は閉じられ、第2のスイッチ220は開かれる。第4のスイッチは閉じられ、第3のスイッチは開かれる（ステップ415）。すなわち、スイッチブロック230はS4に切り替えられる。所定の試験電位（ V_{data} ）が、試験電圧源、例えばプロセッサ275によって第1のデータライン140aに提供され、したがって、駆動トランジスタ171wに提供される（ステップ420）。電流シンク245が、所定の試験電流を引き出すように設定される（ステップ425）。電流は、したがって、第1の電源ライン110から駆動トランジスタ171w及び第2ノードデータライン140bを通して電流シンク245へ流れる。電流シンク245を通る電流（ I_{testsk} ）の値は、 V_{data} の印加により結果として生じる駆動トランジスタ171wを通る電流よりも小さくなるように選択される。通常、値は、1マイクロアンペア～5マイクロアンペアの範囲にあり、ピクセルの寿命期間中、すべての測定について一定である。したがって、 V_{data} は、ディスプレイの寿命期間中に予想された経時変化の後であっても、電流シンク245における電流よりも大きな駆動トランジスタ171wを通る電流を提供するのに十分なものでなければならない。このように、駆動トランジスタ171wを通る電流の制限値は、電流シンク245によって完全に制御される。 V_{data} の値は、駆動トランジスタ171wの既知の又は求められた電流－電圧特性及び経時変化特性に基づいて選択することができる。2つ以上の測定値をこのプロセスでを使用することができる。例えば、OLED駆動回路の寿命期間中、最大の電流に対して一定であることを維持するのに十分な V_{data} の値を使用して、1マイクロアンペア、2マイクロアンペア、及び3マイクロアンペアで測定を行うことを選択することができる。電圧測定回路260を使用して第2のデータライン140b上の電圧を測定することにより、駆動トランジスタ171wを試験することができる（ステップ430）。この第2のデータライン140b上の電圧は、読み出しトランジスタ255の第2の電極の電圧であり、駆動トランジスタ171wのしきい値電圧 V_{th} を含む特性を表す第1の読み出し信号 V_1 を提供する。

【0031】

次に、第1のスイッチ210が開かれ、第2のスイッチ220が閉じられる。第4のスイッチが開かれ、第3のスイッチが閉じられる（ステップ435）。すなわち、スイッチブロック230はS3に切り替えられる。所定の試験電位は第1のデータライン140aから除去される（ステップ440）。読み出し回路をアクティブ化する必要はない。読み出し回路は、 V_1 の測定からアクティブのままである。一方、これらの測定と測定の間に読み出し回路を非アクティブ化し、その後、再アクティブ化する必要があるこの方法の他の変形も可能である。電流源240は、所定の試験電流を駆動するように設定される（ステップ445）。したがって、電流 I_{testsu} は、電流源240から第2のデータライン140b及びELデバイス161wを通して第2の電源ライン150へ流れる。電流源240を通る電流の値は、ELデバイス161wを通る可能な最大電流よりも小さくなるように選択される。通常、値は1マイクロアンペア～5マイクロアンペアの範囲にあり、OLED駆動回路の寿命期間中すべての測定について一定である。2つ以上の測定値をこのプロセスでを使用することができる。例えば、1マイクロアンペア、2マイクロアンペア、及び3マイクロアンペアで測定を行うことを選択することができる。電圧測定回路260を

使用して第2のデータライン140b上の電圧を測定することにより、ELデバイスを試験することができる(ステップ450)。この第2のデータライン140b上の電圧は、読み出しトランジスタ255の第2の電極の電圧であり、ELデバイス161wの抵抗を含む特性を表す第2の読み出し信号 V_2 を提供する。測定される行にピクセルがさらにある場合(ステップ455)、複数の第2のデータライン140bに接続されたマルチプレクサ295を使用して、電圧測定回路260が、所定の個数のピクセル、例えばその行のあらゆるピクセルについて第1の読み出し信号 V_1 及び第2の読み出し信号 V_2 を順次読み出すことを可能にすることができ、ステップ415~450が必要に応じて繰り返される。ディスプレイが十分に大きい場合、このディスプレイでは、信号を並列/順次プロセスで提供することができる複数のマルチプレクサが必要とされる可能性がある。読み出すピクセルが行にそれ以上ない場合、読み出し回路は非アクティブ化される(ステップ460)。これは、選択ライン135a及び135bが選択解除されることを意味する。測定される回路の行がディスプレイにさらにある場合(ステップ465)、各行についてステップ415~460が繰り返される。プロセスの終わりに、各ピクセルの必要な変更を計算することができる(ステップ470)。これについては、次に説明される。

【0032】

駆動トランジスタ171w等のトランジスタは、特性しきい値電圧(V_{th})を有する。駆動トランジスタ171wのゲート電極上の電圧は、第1の電極と第2の電極との間の電流フローを可能にするために、しきい値電圧よりも大きくなければならない。駆動トランジスタ171wがアモルファスシリコントランジスタであるとき、しきい値電圧は経時変化の状況下で変化することが知られている。このような状況には、駆動トランジスタ171wを実際の使用状況下に置き、それによって、しきい値電圧の増加がもたらされることが含まれる。したがって、ゲート電極上の一定の信号によって、ELデバイス161wにより放出される光強度は次第に減少する可能性がある。このような減少の量は、駆動トランジスタ171wの使用に依存する。したがって、この減少は、ディスプレイの駆動トランジスタが異なれば異なる可能性がある。このことは、本明細書では、ピクセル200の特性の空間変動と呼ばれる。このような空間変動は、ディスプレイの異なる部分における明度及び色バランスの相違、並びに頻繁に表示される画像(例えばネットワークのロゴ)がそれ自体のゴーストを引き起こして常にアクティブなディスプレイ上に見える可能性がある、画像の「焼き付き」を含む可能性がある。しきい値電圧のこのような変化を補償してこのような問題を防止することが望ましい。また、ELデバイス161wの経時関連変化(age-related change)、例えば発光効率損失及びELデバイス161wの両端の抵抗の増加も存在する可能性がある。

【0033】

第1の読み出し信号について、回路のコンポーネントの電圧は、

$$V_1 = V_{data} - V_{gs(1 \text{ testsk})} - V_{read} \quad (\text{式1})$$

によって関係付けることができる。ここで、 $V_{gs(1 \text{ testsk})}$ は、駆動トランジスタ171wのドレイン-ソース間電流 I_{ds} が I_{testsk} に等しくなるように駆動トランジスタ171wに印加されなければならないゲート-ソース間電圧である。これらの電圧の値によって、読み出しトランジスタ255の第2の電極の電圧、すなわちデータライン140bに接続された電極の電圧は、式1を満たすように調整される。上述した状況の下で、 V_{data} は、設定された値であり、 V_{read} (読み出しトランジスタ250及び255の両端の電圧変化)は一定であると仮定することができる。 V_{gs} は、電流シンク245によって設定された電流の値及び駆動トランジスタ171wの電流-電圧特性により制御され、駆動トランジスタのしきい値電圧の経時関連変化と共に変化する。駆動トランジスタ171wのしきい値電圧の変化を求めるために、2つの個別の試験測定が実行される。第1の測定は、駆動トランジスタ171wが経時変化によって劣化していないとき、例えばピクセル200が表示目的で使用される前に実行され、これによって、電圧 V_1 は第1のレベルにされる。この第1のレベルは測定されて記憶される。このレベルは、ゼロの経時変化を有するので、理想的な第1の信号値とすることができ、第1のターゲット信号と呼ばれる。例えば

所定の時間の間画像を表示することによって、駆動トランジスタ 171w が経時変化した後、測定が繰り返され記憶される。記憶された結果は比較することができる。駆動トランジスタ 171w のしきい値電圧に対する変化によって、電流を維持する V_{gs} に対する変化が引き起こされる。これらの変化は、式 1 の V_1 に対する変化に反映され、第 2 のレベルの電圧 V_1 を生み出すようになる。この第 2 のレベルは、測定して記憶することができる。記憶された対応する信号の変化を比較して、読み出し電圧 V_1 の変化を計算することができる。この読み出し電圧 V_1 の変化は、以下のように駆動トランジスタ 171w の変化に関係付けられる。

$$\Delta V_1 = -\Delta V_{gs} = -\Delta V_{th} \quad (\text{式 2})$$

【0034】

10

このように、白色サブピクセル 205w の補正信号の $-\Delta V_1$ の値は、そのサブピクセルの駆動トランジスタ 171w の特性に基づいて導出することができる。

【0035】

第 2 の読み出し信号については、回路のコンポーネントの電圧を、

$$V_2 = CV + V_{EL} + V_{read} \quad (\text{式 3})$$

によって関係付けることができる。ここで、 V_{EL} は EL デバイス 161w の両端の電位損失である。これらの電圧の値によって、読み出しトランジスタ 255 の第 2 の電極の電圧は、式 3 を満たすように調整される。上述した状況の下で、 CV は、設定された値（第 2 の電源ライン 150 の電圧）であり、 V_{read} は一定であると仮定することができる。 V_{EL} は、電流源 240 によって設定された電流の値と、EL デバイス 161w の電流－電圧特性とによって制御される。 V_{EL} は、EL デバイス 161w の経時関連変化と共に変化する可能性がある。 V_{EL} の変化を求めるために、2 つの個別の試験測定が実行される。第 1 の測定は、EL デバイス 161w が経時変化によって劣化していないとき、例えばピクセル 200 が表示目的で使用される前に実行され、これによって、電圧 V_2 は第 1 のレベルにされる。この第 1 のレベルは測定されて記憶される。このレベルは、ゼロの経時変化を有するので、理想的な第 2 の信号値とすることができ、第 2 のターゲット信号と呼ばれる。例えば所定の時間の間画像を表示することによって、EL デバイス 161w が経時変化した後、測定が繰り返され記憶される。記憶された結果は比較することができる。EL デバイス 161w の変化によって、電流を維持する V_{EL} に対する変化が引き起こされる可能性がある。これらの変化は、式 3 の V_2 に対する変化に反映され、第 2 のレベルの電圧 V_2 を生み出すようになる。この第 2 のレベルは、測定して記憶することができる。記憶された対応する信号の変化を比較して、読み出し電圧の変化を計算することができる。この読み出し電圧の変化は、以下のように EL デバイス 161w の変化に関係付けられる。

$$\Delta V_2 = \Delta V_{EL} \quad (\text{式 4})$$

【0036】

このように、白色サブピクセル 205w の補正信号の ΔV_2 の値は、そのサブピクセルの EL デバイス 161w の抵抗特性に基づいて導出することができる。

【0037】

次に、第 1 の信号及び第 2 の信号の変化を使用して、サブピクセル 205w の特性の変化を補償することができる（ステップ 470）。電流の変化を補償するには、（ ΔV_1 に関係付けられた） ΔV_{th} 及び（ ΔV_2 に関係付けられた） ΔV_{EL} の補正を行うことが必要である。一方、上記で引用した本発明の譲受人に譲渡された米国特許出願第 11/766,823 号に Levey 他により記載されているように、第 3 の要因も、EL デバイスの輝度に影響を与え、経時及び使用と共に変化する。すなわち、EL デバイスの効率は減少し、この減少によって、所与の電流で放出される光が減少する。この米国特許出願の開示は、参照により本明細書に援用される。上記の関係に加えて、Levey 他は、EL デバイスの発光効率の減少と ΔV_{EL} との間の関係も記載している。すなわち、ここで、所与の電流の EL の輝度は V_{EL} の変化の関数である。

$$L_{EL} / I_{EL} = f(\Delta V_{EL}) \quad (\text{式 5})$$

【0038】

50

輝度の減少、及びこの減少と ΔV_{EL} との関係在所与の電流で測定することによって、ELデバイス161wに通常の輝度を出力させるのに必要な、補正された信号の変化を求めることができる。この測定は、モデルシステム上で行って、その後、ルックアップテーブルに記憶することもできるし、或いはアルゴリズムとして使用することもできる。

【0039】

サブピクセル205wのトランジスタ及びELデバイスの特性の上記変化を補償するために、

$$\Delta V_{data} = f_1(\Delta V_1) + f_2(\Delta V_2) + f_3(\Delta V_2) \quad (\text{式6})$$

の形の式で第1の信号及び第2の信号の変化を使用することができる。ここで、 ΔV_{data} は、所望の輝度を維持するために、特定色のサブピクセルの駆動トランジスタ（例えば駆動トランジスタ171w）のゲート電極に印加される駆動信号を調整するのに使用される補正信号であり、 $f_1(\Delta V_1)$ は、駆動トランジスタ171wのしきい値電圧の変化の補正信号であり、 $f_2(\Delta V_2)$ は、ELデバイス161wの抵抗の変化の補正信号であり、 $f_3(\Delta V_2)$ は、ELデバイス161wの効率の変化の補正信号である。例えば、ELディスプレイは、測定された各ELデバイスのオフセット電圧を計算するルックアップテーブル又はアルゴリズムを含むことができる補償コントローラを含むことができる。駆動トランジスタ171wのしきい値電圧の変化による電流の変化の補正及びELデバイス161wの経時変化による電流の変化の補正を提供すると共に、ELデバイス161wの経時変化による効率性損失を補償する電流増加も提供する補正信号が計算され、したがって、測定されたサブピクセルの完全な補償解決法を提供する補正信号が計算される。これらの変化は、補償コントローラによって適用されて、所望の公称輝度値に光出力を補正することができる。ELデバイスに印加される駆動信号を制御することによって、一定の輝度出力及び所与の輝度における延長された寿命を有するELデバイスが達成される。この方法は、ディスプレイの測定された各ELデバイスの補正を提供するので、この方法は、複数のEL回路の特性の空間変動を補償する。

【0040】

この方法は、経時変化前のパネル上の複数のEL回路の特性の変動も補正することができる。これは、例えば、低音ポリシリコン（LTPS）トランジスタを使用するパネルで役立てることができる。LTPSトランジスタは、パネル全体にわたり一様でないしきい値電圧及び移動度を有する可能性がある。いつでも、例えばパネルが製造されたときに、この方法を用いて、上述したように、ディスプレイ上の特定色の各サブピクセル（例えば205w）の V_1 の値を測定することができる。次に、 V_1 の測定値から第1のターゲット信号を選択又は計算することができる。例えば、測定された最大の V_1 又はすべての V_1 値の平均を第1のターゲット信号として選択することができる。この第1のターゲット信号は、次に、式2の電圧 V_1 の第1のレベルとして使用することができ、各サブピクセルの測定された実際の V_1 を電圧 V_1 の第2のレベルとして使用することができる。これによって、駆動トランジスタ、例えば171wの特性の変動を経時変化前に補償することが可能になる。同様に、各ELデバイス、例えば161wの V_2 を測定することができ、選択された最大又は平均の V_2 を第2のターゲット信号として、したがって式3の電圧 V_2 の第1のレベルとして使用し、かつ各個々の V_3 測定値を電圧 V_2 の第2のレベルとして使用して、補償を適用することができる。移動度がパネル全体にわたって変化する場合、 V_1 は、 I_{testsk} の2つの異なる値で測定することができる、これは、駆動トランジスタ171wの（ V_{th} による）オフセット及び駆動トランジスタ171wの伝達曲線の（移動度による）傾きの双方を求めるのに使用することができる2つの点を提供する。

【0041】

次に図5を参照して、本発明の実際に際して使用することができるELディスプレイの一実施形態の平面図が示されている。ELディスプレイ310は、行及び列に配列されて複数のピクセルを形成するサブピクセルの2次元アレイを含む。ピクセルは太線によって示される。細線によって示される4つのサブピクセルは、各サブピクセルを形成する。例えば、ピクセル320wは、図3に示すような4つのサブピクセルを含む。ピクセルにお

ける各サブピクセルは、駆動トランジスタ及びELデバイスを有する。各ELデバイスは、上述したように、駆動信号に応答して対応する駆動トランジスタにより駆動され、ELディスプレイ310上に画像を提供する。ピクセル320wでは、白色サブピクセル330wが図3に示すような読み出し回路に接続されている。他のピクセルでは、異なるサブピクセルを読み出し回路に接続することができる。ピクセル320rでは、赤色サブピクセルが読み出し回路に接続され、ピクセル320bでは、青色サブピクセルが読み出し回路に接続され、ピクセル320gでは、緑色サブピクセルが読み出し回路に接続されている。このように、各色のサブピクセルは、ディスプレイのピクセルの4分の1において読み出し回路に接続されている。読み出しラインとして使用されるデータラインは、必要に応じて変更される。したがって、図3も参照して、データライン140aは第1のデータラインであり、データライン140bは第2のデータラインである。サブピクセル205rが読み出されるピクセル、例えばピクセル320rの場合、データライン140bは、駆動信号を駆動トランジスタ171rに提供するために、第1のデータラインでなければならず、したがって、データライン140aは、読み出し信号を受け取るための第2のデータラインになる。したがって、各データライン、例えば140a及び140bは、ピクセルに応じて第1のデータライン又は第2のデータラインのいずれかとすることができ、スイッチブロック230を必要とする。マルチプレクサ295に接続を追加することによって、必要な変更を取り扱うことができる。

【0042】

経時変化を補正するために、上述したように、第1の駆動回路のトランジスタの少なくとも1つ若しくはELデバイス又はそれらの双方の特性に基づいて補正信号を導出することができる。しかしながら、この実施形態では、4つの中から1つのサブピクセルのみの補正信号がこのようにして求められる。この補正信号を使用して、第1のサブピクセル及び1つ又は複数の隣接した第2のサブピクセルに印加される駆動信号を調整することにより、焼き付きを補正することができる。異なる有色サブピクセルは異なって利用される可能性があり、したがって、異なる経時変化特性を有するので、この調整は同じ色平面の隣接したサブピクセルに対して行われることが望ましい。したがって、カラーディスプレイの「隣接した」とは、カラー画像処理技術分野の慣行によれば、「間に介在する異なる色の列又は行を考慮に入れない『隣接した』」という意味である。例えば、サブピクセル330wからの補正信号は、1つ又は複数の隣接したピクセル、例えばピクセル320b及び320rの白色サブピクセルに印加される駆動信号を調整するのに使用することができる。代替的に、サブピクセル330w及び335wからの補正信号を平均化して、ピクセル32bの白色サブピクセルを補正することもできる。サブピクセルからの信号を隣接した又は近傍のサブピクセルに印加するための他の方法は当業者に明らかであろう。これによって、トランジスタ及びELデバイスの特性の変化を補償することが可能になる。このように、特定色のサブピクセルの駆動トランジスタに印加される駆動信号を調整するために導出された補正信号は、1つ又は複数の異なるピクセルにおけるその特定色のサブピクセルの駆動トランジスタにも印加することができる。

【0043】

いくつかの画像は、長期間の間表示されたときにシャープなエッジを有する焼き付きパターンを生み出す。例えば、上述したようなレターボックスは、16:9の画像エリアとマットエリアとの間に2つのシャープな水平エッジを生み出す。その結果、補正信号は、適切な補償を提供するためにこれらの境界においてシャープな遷移を有することが望ましい。したがって、当該技術分野で知られているようなエッジ検出アルゴリズムをディスプレイの1つ又は複数の色平面の複数のサブピクセルの補正信号に適用して、補償が測定されないが近傍のサブピクセルから推論されるサブピクセルのこれらのシャープな遷移の境界のロケーションを求めることが有利となり得る。これらのアルゴリズムは、シャープな遷移の存在を求めるのに用いることができる。補正信号のシャープな遷移は、隣接したサブピクセル間又は互いに所定の距離内にあるサブピクセル間の補正信号の値の大幅な相違となる。大幅な変化は、少なくとも20%の補正信号値間の差とすることもできるし、或

10

20

30

40

50

いは一群の近傍値の平均の少なくとも20%の差とすることもできる。シャープな遷移は、例えば水平寸法、垂直寸法、又は対角寸法に沿ったラインに従うことができる。このような直線状のシャープな遷移では、どのサブピクセルも、シャープな遷移の反対側における隣接したサブピクセルと比較して、補正信号値に大きな相違を有する。例えば、2つの隣接した列の間のシャープな遷移は、1つの列の各サブピクセルと、同じ行の同じ色平面の隣接したサブピクセルとの間の大幅な相違によって特徴付けられる。

【0044】

シャープな遷移のロケーションは、同じ色平面における近傍のサブピクセル又は関連した信号を有する異なる色平面におけるサブピクセルからの補正信号を使用して求めることができる。このような遷移が発生していることが発見された場合、任意の所与の第2のサブピクセルについて、この第2のサブピクセルと同じ遷移側における第1のサブピクセルからの補正信号に、この第2のサブピクセルとは反対の遷移側における第1のサブピクセルからの補正信号よりも高い重みを与えることができる。これによって、余分なハードウェアコストなしで、シャープなエッジの焼き付きパターンを有するディスプレイの画質を改善することができる。具体的には、当該技術分野で知られているようなエッジ検出アルゴリズムを使用して、2次元ELサブピクセルアレイ上の補正信号において1つ又は複数のシャープな遷移を突き止め、各シャープな遷移について、第1のサブピクセルの補正信号を使用して、第1のサブピクセル及びシャープな遷移と同じ側における1つ又は複数の隣接した第2のサブピクセルに印加される駆動信号を調整することにより、この方法を適用することができる。補正信号においてシャープな遷移により表される焼き付きエッジのこの解析を、上記で引用した本発明の同一出願人に譲渡された米国特許出願第11/946,392号においてWhite他により記載されているような、第2のサブピクセルに補正信号を印加する方法を求める画像コンテンツの解析と組み合わせることが望ましい場合がある。該特許出願の開示は、参照により本明細書に援用される。

【0045】

ELディスプレイの変化を補償するためのこの方法は、時間と共に画像のロケーションを変更することと組み合わせることができる。例えば、図5に示すELディスプレイでは、画像がピクセル320wで開始するように、すなわち、画像の左上コーナがサブピクセル330wになるように、画像を最初に位置付けることができる。或る時間が経過した後、画像がピクセル320bで開始するように、画像を1ピクセル右に移動させることができる。具体的には、画像は、或る時間の間、ピクセル320wで開始して表示され、その後、その位置での最終フレームがあり、次のフレームは、ピクセル320bで開始する画像を示すことになる。移動量が非常に大きなものでない限り、観察者は、一般に、フレーム間のこのような移動を知ることはできない。画像が移動された後、しばらく経って、画像をピクセル320wで開始するように戻すことができる。このように、ピクセル320w及び320bは、時間と共に同じ平均データで駆動され、したがって、ほぼ同じに経時変化する。加えて、この移動は、パネルの両端及び下方のすべての行のピクセル、例えば320w及び320b等の駆動も平均化する。これによって、補償信号の平均化及び他の組み合わせがより一層効果的となる。

【0046】

したがって、平均化の正確度を改善するために、画像の移動は、平均化演算によってカバーされる空間に限ることができる。例えば、図5の画像の開始ロケーションをピクセル320wからピクセル320bへ移動させ、ピクセル320gへ移動させ、ピクセル320rへ移動させ、そして、ピクセル320wに戻すことができる。加えて、さまざまな移動パターンは、例えば特許文献10に教示されている。本発明は、どの特定のパターンも必要とするものではない。

【0047】

上述したように、従来技術は、画像のロケーションをいつ変更するのかを判断するためのさまざまな方法を教示している。しかしながら、ELディスプレイでは、例えばLCDディスプレイと比較してELディスプレイのサブピクセル応答時間が高速であるために、

静止画像が示されている間、位置付けし直すことは目に見える可能性がある。さらに、人間の目は、目に見えるあらゆるものの規則性を検出するのに最適化されているので、所定の間隔での変化は、時間と共に目に見えてくる可能性がある。最後に、テレビの用途では、ディスプレイは、一時に数時間又は数日間アクティブである可能性があり、その結果、ディスプレイスタートアップ時に画像を位置付けし直すことは、焼き付きを防止するのに不十分である可能性がある。

【0048】

したがって、移動がユーザの目に見えなくなるように、できるだけ頻繁に画像を位置付けし直すことが有利となり得る。画像のロケーションは、すべて黒色のデータ信号のフレームの後に有利に変更することができ、より一般的には、所定のしきい値以下の最大データ信号を有するフレームの後に有利に変更することができる。この所定のしきい値は、黒色を表すデータ信号とすることができる。例えば、TVの視聴中、コマーシャル間のいくつかの黒色のフレームのうちの2つの間で画像を位置付けし直すことができる。異なる色平面のデータ信号は、同じしきい値を有することもできるし、異なるしきい値を有することもできる。例えば、目は、赤色又は青色よりも緑色の光をより感じるので、緑色のしきい値は、赤色又は青色のしきい値よりも低くすることができる。この場合、画像のロケーションは、各色平面においてその色平面の選択されたしきい値以下の最大データ信号を有するフレームの後に変更することができる。すなわち、いずれの色平面のデータ信号も、その色平面の選択されたしきい値よりも上である場合、画像のロケーションは、目に見える動きを回避するために、不変のままとすることができる。

【0049】

加えて、画像のロケーションは、1時間当たり少なくとも1回変更することもできる。画像のロケーションは、当該技術分野で知られているような画像解析（例えば動き推定技法）によって識別することができる高速の動きのシーン中に変更することができる。画像ロケーションの連続した変更の間の時間は異なることができる。代替的に、画像のロケーションは、他のシーンの遷移と共に変更することもできる。例えば、シーン変化検出アルゴリズムを適用することができ、ロケーションは、シーンの変化の1つ又は2つのフレーム内で変更することができる。

【0050】

本発明の一定の好ましい実施形態を特に参照して本発明を詳細に説明してきたが、本発明の精神及び範囲内において変形及び変更を行うことができることが理解されるであろう。

【符号の説明】

【0051】

- 20 ELディスプレイ
- 21 ソースドライバ
- 23 ゲートドライバ
- 25 ELサブピクセルマトリクス
- 100 ELサブピクセル
- 105 EL駆動回路
- 110 第1の電源ライン
- 111 第1の電圧源
- 120 データライン
- 121 a データライン
- 121 b データライン
- 121 c データライン
- 121 d データライン
- 125 読み出しライン
- 126 a 読み出しライン
- 126 b 読み出しライン

10

20

30

40

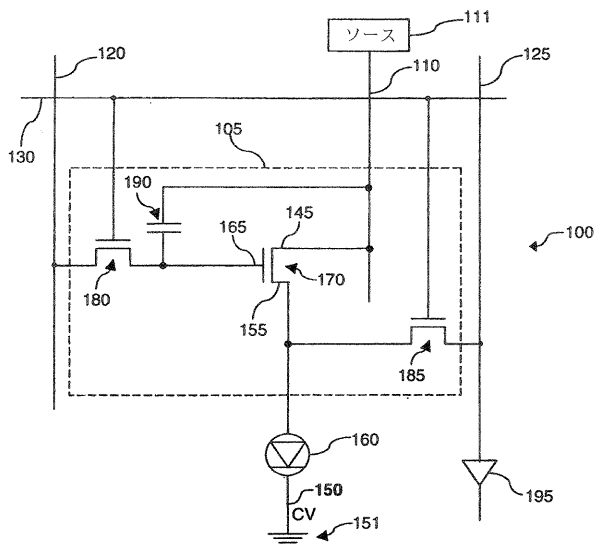
50

1 2 6 c	読み出しライン	
1 2 6 d	読み出しライン	
1 3 0	選択ライン	
1 3 1 a	選択ライン	
1 3 1 b	選択ライン	
1 3 1 c	選択ライン	
1 3 5 a	選択ライン	
1 3 5 b	選択ライン	
1 4 0 a	データライン	
1 4 0 b	データライン	10
1 4 5	第 1 の電極	
1 5 0	第 2 の電源ライン	
1 5 1	第 2 の電圧源	
1 5 5	第 2 の電極	
1 6 0	E L デバイス	
1 6 1 w	E L デバイス	
1 6 5	ゲート電極	
1 7 0	駆動トランジスタ	
1 7 1 w	駆動トランジスタ	
1 8 0	スイッチトランジスタ	20
1 8 1 w	スイッチトランジスタ	
1 8 5	読み出しトランジスタ	
1 9 0	キャパシタ	
1 9 5	電子機器	
2 0 0	エレクトロルミネセントピクセル	
2 0 5 b	サブピクセル	
2 0 5 g	サブピクセル	
2 0 5 r	サブピクセル	
2 0 5 w	サブピクセル	
2 1 0	第 1 のスイッチ	30
2 1 5 w	中間節点	
2 2 0	第 2 のスイッチ	
2 2 5	制御バス	
2 3 0	スイッチブロック	
2 3 5	データライン	
2 4 0	電流源	
2 4 5	電流シンク	
2 5 0	読み出しトランジスタ	
2 5 5	読み出しトランジスタ	
2 6 0	電圧測定回路	40
2 6 5	ローパスフィルタ	
2 7 0	アナログ／デジタル変換器	
2 7 5	プロセッサ	
2 8 0	メモリ	
2 8 5	データ入力	
2 9 0	デジタル／アナログ変換器	
2 9 5	マルチプレクサ	
3 1 0	エレクトロルミネセント (E L) ディスプレイ	
3 2 0 b	ピクセル	
3 2 0 g	ピクセル	50

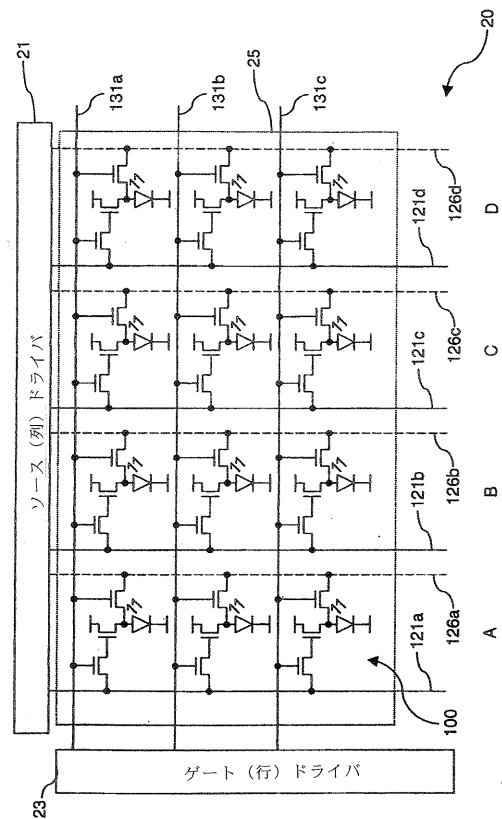
3 2 0 r ピクセル
 3 2 0 w ピクセル
 3 3 0 w サブピクセル
 3 3 5 w サブピクセル
 4 1 0 ブロック
 4 1 5 ブロック
 4 2 0 ブロック
 4 2 5 ブロック
 4 3 0 ブロック
 4 3 5 ブロック
 4 4 0 ブロック
 4 4 5 ブロック
 4 5 0 ブロック
 4 5 5 ブロック
 4 6 0 ブロック
 4 6 5 ブロック
 4 7 0 ブロック

10

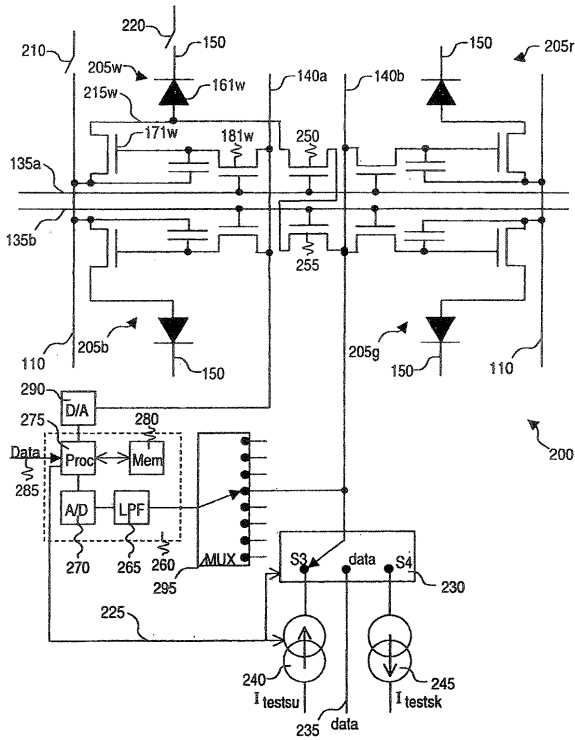
【図 1】



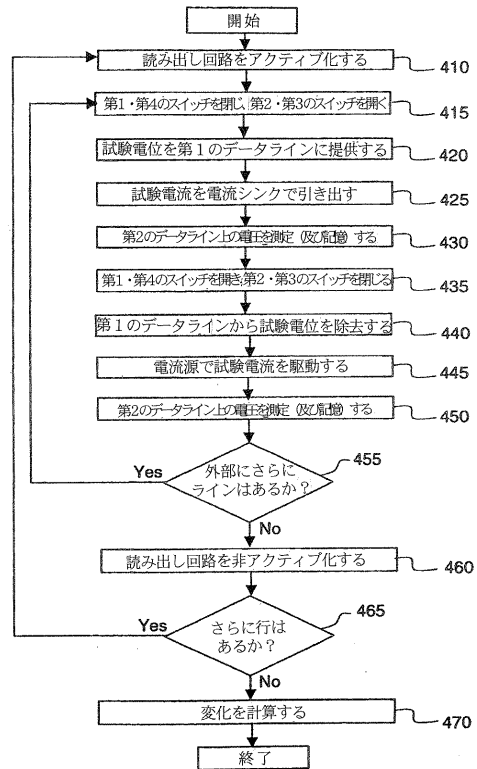
【図 2】



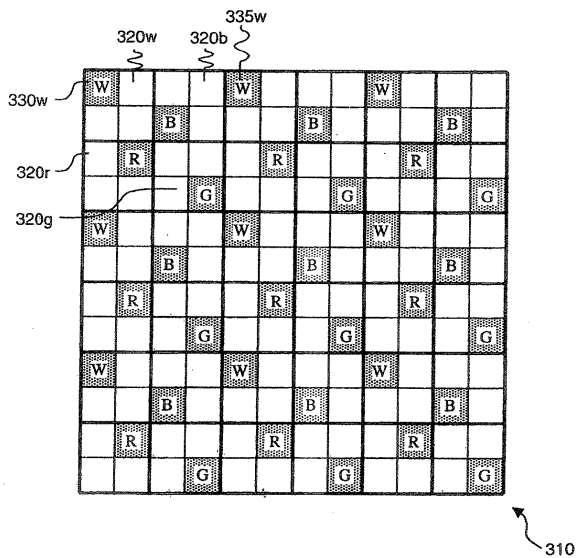
【図 3】



【図 4】



【図 5】



【国際調査報告】

INTERNATIONAL SEARCH REPORT

International application No
PCT/US2009/003168

A. CLASSIFICATION OF SUBJECT MATTER
INV. G09G3/32

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)
G09G

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	GB 2 441 354 A (CAMBRIDGE DISPLAY TECH [GB]) 5 March 2008 (2008-03-05) the whole document	1-15
X	CA 2 576 811 A1 (IGNIS INNOVATION INC [CA]) 6 May 2007 (2007-05-06) paragraphs [0098] - [0124]; figures 31-36 paragraphs [0125] - [0128]; figure 37	1-15
A	WO 2005/109389 A1 (THOMSON LICENSING SA; MARX THILO [DE]; SCHEMMANN HEINRICH [DE]) 17 November 2005 (2005-11-17) the whole document	1-15
A	EP 1 381 019 A1 (PIONEER CORP [JP]) 14 January 2004 (2004-01-14) the whole document	1-15
	-/-	

☒ Further documents are listed in the continuation of Box C.

☒ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance
 "E" earlier document but published on or after the international filing date
 "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
 "O" document referring to an oral disclosure, use, exhibition or other means
 "P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
 "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
 "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.
 "&" document member of the same patent family

Date of the actual completion of the international search

11 August 2009

Date of mailing of the international search report

18/08/2009

Name and mailing address of the ISA/
European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040
Fax: (+31-70) 340-3016

Authorized officer

Vázquez del Real, S

INTERNATIONAL SEARCH REPORT

International application No
PCT/US2009/003168

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	EP 1 489 589 A1 (SANYO ELECTRIC CO [JP]) 22 December 2004 (2004-12-22) the whole document	6

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/US2009/003168

Patent document cited in search report		Publication date	Patent family member(s)	Publication date
GB 2441354	A	05-03-2008	EP 2057620 A1 WO 2008025985 A1 KR 20090045404 A	13-05-2009 06-03-2008 07-05-2009
CA 2576811	A1	06-05-2007	NONE	
WO 2005109389	A1	17-11-2005	BR PI0509950 A CN 1977302 A DE 102004022424 A1 EP 1743314 A1 JP 2007536585 T US 2008030438 A1	25-09-2007 06-06-2007 01-12-2005 17-01-2007 13-12-2007 07-02-2008
EP 1381019	A1	14-01-2004	CN 1495692 A JP 4115763 B2 JP 2004045647 A US 2004051684 A1	12-05-2004 09-07-2008 12-02-2004 18-03-2004
EP 1489589	A1	22-12-2004	AU 2003211470 A1 CN 1639762 A WO 03075255 A1 JP 2008257257 A JP 2008197675 A	16-09-2003 13-07-2005 12-09-2003 23-10-2008 28-08-2008

フロントページの続き

(51)Int.Cl.

F I

テーマコード (参考)

G 0 9 G	3/20	6 6 0 E
G 0 9 G	3/20	6 2 2 Q
G 0 9 G	3/20	6 4 2 K
G 0 9 F	9/30	3 3 8
G 0 9 F	9/30	3 6 5 Z
H 0 5 B	33/14	A

(81)指定国 AP(BW,GH,GM,KE,LS,MW,MZ,NA,SD,SL,SZ,TZ,UG,ZM,ZW),EA(AM,AZ,BY,KG,KZ,MD,RU,TJ,TM),EP(AT,BE,BG,CH,CY,CZ,DE,DK,EE,ES,FI,FR,GB,GR,HR,HU,IE,IS,IT,LT,LU,LV,MC,MK,MT,NL,NO,PL,PT,RO,SE,SI,SK,TR),OA(BF,BJ,CF,CG,CI,CM,GA,GN,GQ,GW,ML,MR,NE,SN,TD,TG),AE,AG,AL,AM,AO,AT,AU,AZ,BA,BB,BG,BH,BR,BW,BY,BZ,CA,CH,CN,CO,CR,CU,CZ,DE,DK,DM,DO,DZ,EC,EE,EG,ES,FI,GB,GD,GE,GH,GM,GT,HN,HR,HU,ID,IL,IN,IS,JP,KE,KG,KM,KN,KP,KR,KZ,LA,LC,LK,LR,LS,LT,LU,LY,MA,MD,ME,MG,MK,MN,MW,MX,MY,MZ,NA,NG,NI,NO,NZ,OM,PG,PH,PL,PT,RO,RS,RU,SC,SD,SE,SG,SK,SL,SM,ST,SV,SY,TJ,TM,TN,TR,TT,TZ,UA,UG,US,UZ,VC,VN,ZA,ZM,ZW

(74)代理人 100084010

弁理士 古川 秀利

(74)代理人 100094695

弁理士 鈴木 憲七

(74)代理人 100111648

弁理士 梶並 順

(74)代理人 100147566

弁理士 上田 俊一

(72)発明者 リーヴィー、チャールズ・エル

アメリカ合衆国、ニューヨーク州、ロチェスター、ステイト・ストリート 3 4 3

(72)発明者 ウィンターズ、ダスティン

アメリカ合衆国、ニューヨーク州、ロチェスター、ステイト・ストリート 3 4 3

(72)発明者 ヘイマー、ジョン・ダブリュー

アメリカ合衆国、ニューヨーク州、ロチェスター、ステイト・ストリート 3 4 3

Fターム(参考) 3K107 AA01 BB01 CC21 CC34 EE03 HH04 HH05

5C080 AA06 BB05 CC03 DD05 DD27 DD29 EE29 EE30 FF11 GG09

GG12 HH09 JJ03 JJ07 KK43

5C094 AA08 AA21 AA31 AA53 AA55 BA03 BA12 BA27 CA19 CA24

DB01 DB04 FB01 FB12 FB14 GA10

5C380 AA01 AB06 AB24 AB36 AB41 AB46 AC07 BA28 BA38 BA39

BA47 BB04 BB12 BB13 BD04 BD11 BD14 CA12 CB02 CB29

CC02 CC09 CC27 CC33 CC41 CC62 CD012 CD013 CE04 CE09

CF01 CF13 CF48 CF49 CF52 CF61 CF62 DA02 DA35 DA52

DA57 DA58 EA02 FA02 FA10 FA21 FA26 FA28 HA06

专利名称(译)	多色电致发光显示器的补偿方案		
公开(公告)号	JP2011523720A	公开(公告)日	2011-08-18
申请号	JP2011511623	申请日	2009-05-22
[标]申请(专利权)人(译)	全球OLED TECH		
申请(专利权)人(译)	全球豪迪E.科技有限责任公司		
[标]发明人	リーヴィーチャールズエル ウィンターズダスティン ハイマージョンダブリュー		
发明人	リーヴィー、チャールズ・エル ウィンターズ、ダスティン ハイマー、ジョン・ダブリュー		
IPC分类号	G09G3/30 G09G3/20 G09F9/30 H01L27/32 H01L51/50		
CPC分类号	G09G3/3233 G09G3/2003 G09G2300/0426 G09G2300/0443 G09G2300/0452 G09G2300/0465 G09G2300/0842 G09G2320/029 G09G2320/0295 G09G2320/043 G09G2320/045 G09G2320/046		
FI分类号	G09G3/30.J G09G3/20.670.J G09G3/20.641.P G09G3/20.624.B G09G3/20.670.K G09G3/20.660.E G09G3/20.622.Q G09G3/20.642.K G09F9/30.338 G09F9/30.365.Z H05B33/14.A		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC21 3K107/CC34 3K107/EE03 3K107/HH04 3K107/HH05 5C080 /AA06 5C080/BB05 5C080/CC03 5C080/DD05 5C080/DD27 5C080/DD29 5C080/EE29 5C080/EE30 5C080/FF11 5C080/GG09 5C080/GG12 5C080/HH09 5C080/JJ03 5C080/JJ07 5C080/KK43 5C094 /AA08 5C094/AA21 5C094/AA31 5C094/AA53 5C094/AA55 5C094/BA03 5C094/BA12 5C094/BA27 5C094/CA19 5C094/CA24 5C094/DB01 5C094/DB04 5C094/FB01 5C094/FB12 5C094/FB14 5C094 /GA10 5C380/AA01 5C380/AB06 5C380/AB24 5C380/AB36 5C380/AB41 5C380/AB46 5C380/AC07 5C380/BA28 5C380/BA38 5C380/BA39 5C380/BA47 5C380/BB04 5C380/BB12 5C380/BB13 5C380 /BD04 5C380/BD11 5C380/BD14 5C380/CA12 5C380/CB02 5C380/CB29 5C380/CC02 5C380/CC09 5C380/CC27 5C380/CC33 5C380/CC41 5C380/CC62 5C380/CD012 5C380/CD013 5C380/CE04 5C380/CE09 5C380/CF01 5C380/CF13 5C380/CF48 5C380/CF49 5C380/CF52 5C380/CF61 5C380 /CF62 5C380/DA02 5C380/DA35 5C380/DA52 5C380/DA57 5C380/DA58 5C380/EA02 5C380/FA02 5C380/FA10 5C380/FA21 5C380/FA26 5C380/FA28 5C380/HA06		
代理人(译)	英年古河 Kajinami秩序 上田俊一		
优先权	12/128697 2008-05-29 US		
其他公开文献	JP2011523720A5 JP5485986B2		
外部链接	Espacenet		

摘要(译)

该方法包括提供具有子像素的2维阵列的电致发光显示器，每个像素具有不同颜色的至少三个子像素形成，每个子像素中，电致发光器件和驱动晶体管具有，各电致发光器件，它是由对应的驱动晶体管驱动，具有第一读出晶体管和第二读出晶体管的特定颜色子像素中的一个读出电路串联连接的在每个像素上并使用读出电路基于特定颜色子像素的至少一个晶体管或特定颜色子像素的电致发光器件或两者的特性来校正导出信号，它是使用正的信号，以及调节所述驱动信号。

