

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号
特開2009-244654
(P2009-244654A)

(43) 公開日 平成21年10月22日(2009. 10. 22)

(51) Int.Cl.	F I	テーマコード (参考)
G O 9 G 3/30 (2006.01)	G O 9 G 3/30 J	3 K 1 0 7
G O 9 G 3/20 (2006.01)	G O 9 G 3/20 6 4 2 A	5 C 0 8 0
H O 1 L 51/50 (2006.01)	G O 9 G 3/20 6 4 2 C	
	G O 9 G 3/20 6 4 1 D	
	G O 9 G 3/20 6 2 4 B	
審査請求 未請求 請求項の数 8 O L (全 20 頁) 最終頁に続く		

(21) 出願番号	特願2008-92020 (P2008-92020)	(71) 出願人	000001443
(22) 出願日	平成20年3月31日 (2008. 3. 31)		カシオ計算機株式会社
			東京都渋谷区本町 1 丁目 6 番 2 号
		(74) 代理人	100095407
			弁理士 木村 満
		(72) 発明者	尾崎 剛
			東京都八王子市石川町 2 9 5 1 番地の 5
			カシオ計算機株式会社八王子技術センター
			内
		(72) 発明者	水谷 康司
			東京都八王子市石川町 2 9 5 1 番地の 5
			カシオ計算機株式会社八王子技術センター
			内
最終頁に続く			

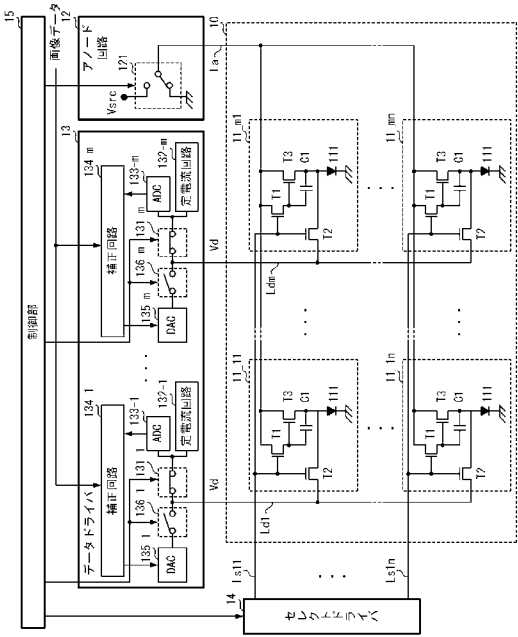
(54) 【発明の名称】 表示装置及びその駆動制御方法

(57) 【要約】

【課題】発光素子の特性変動を測定可能として、発光素子の特性変動を補償する。

【解決手段】制御部 1 5 は、アノードライン L a が接地電位となるように、スイッチ 1 2 1 を制御し、画素 1 1 _11 ~ 1 1 _m1 を選択する。セレクトドライバ 1 4 は、セレクトライン L s11 に H i レベルの信号を、セレクトライン L s1n に L o レベルの信号を出力する。定電流回路 1 3 2 - 1 ~ 1 3 2 - m は、それぞれ、データライン L d11 ~ L d1m を介して、画素 1 1 _11 ~ 1 1 _m1 の有機 E L 素子 1 1 1 に定電流を供給し、 A D C 1 3 3 - 1 ~ 1 3 3 - m は、各有機 E L 素子 1 1 1 の電圧 V E L を測定する。 D A C 1 3 5 - 1 ~ 1 3 5 - m は、それぞれ、補正回路 1 3 4 - 1 ~ 1 3 4 - m が測定された電圧 V E L に基づいて求めた電圧データを、書き込み電圧 V d を用いてトランジスタ T 3 のゲート - ソース間に書き込む。

【選択図】 図 1



【特許請求の範囲】**【請求項 1】**

発光素子を備える画素を有する表示装置であって、

行方向及び列方向に配設された複数の選択ライン及びデータラインの各交点近傍に配列され、前記画素が複数配列された表示領域と、

外部から供給される画像データに応じた駆動信号を生成し、前記データラインを介して前記各画素に供給するデータ駆動部と、
を備え、

前記各画素は、電流路の一端が電源ラインに接続され、電流路の他端が前記発光素子の一端に接続されて、前記発光素子に流れる電流を制御する電流制御トランジスタと、電流路の一端が前記データラインに接続され、電流路の他端が前記電流制御トランジスタの電流路の他端と前記発光素子との接続点に接続され、制御端子が前記選択ラインに接続された選択制御トランジスタと、を有し、

10

前記データ駆動部は、前記複数のデータラインの各々に所定の検定電流を供給する複数の定電流回路と、該各定電流回路から前記各画素の前記選択制御トランジスタの電流路を介して前記各発光素子に前記検定電流を流したときの、該各発光素子の端子間の電圧を検定電圧として、前記選択制御トランジスタを介して測定する複数の電圧測定回路を有することを特徴とする表示装置。

【請求項 2】

前記表示装置は、更に、前記表示パネルの前記各選択ラインに選択信号を印加して、各行の前記画素を選択状態に設定する選択駆動部を備え、

20

前記データ駆動部は、前記選択駆動部により前記選択状態に設定された行の前記画素に対して、前記検定電圧の測定を行うことを特徴とする請求項 1 に記載の表示装置。

【請求項 3】

前記データ駆動部は、前記電圧測定回路によって測定した前記検定電圧に基づいて、前記画像データに応じた前記駆動信号を補正する補正部を備えることを特徴とする請求項 1 又は 2 に記載の表示装置。

【請求項 4】

前記補正部は、前記発光素子に前記検定電流を流したときに該発光素子が初期特性を有しているときの初期輝度に対する輝度の比率を示す発光効率と、該発光素子に前記検定電流を流したときの該発光素子の両端間の電圧との関係を予め記憶しておく記憶回路と、前記記憶回路に記憶された、前記発光効率と前記発光素子の両端間の電圧との関係に基づき、前記電圧測定回路によって測定した前記検定電圧に対応する前記発光効率の値を抽出する発光抽出部と、を有し、

30

前記駆動信号を、前記発光効率抽出部が抽出した前記発光効率に基づいて補正することを特徴とする請求項 3 に記載の表示装置。

【請求項 5】

前記補正部は、前記補正した駆動信号に対応する書き込み電流が前記電流制御トランジスタの電流路に流れる書き込み電圧を取得する、書き込み電圧取得部を備えることを特徴とする請求項 4 に記載の表示装置。

40

【請求項 6】

発光素子を備える画素を有する表示装置の駆動制御方法であって、

前記表示装置は、表示領域において、行方向及び列方向に配設された複数の選択ライン及びデータラインの各交点近傍に前記画素が複数配列され、前記画素は、電流路の一端が電源ラインに接続され、電流路の他端が前記発光素子の一端に接続されて、前記発光素子に流れる電流を制御する電流制御トランジスタと、電流路の一端が前記データラインに接続され、電流路の他端が前記電流制御トランジスタの電流路の他端と前記発光素子との接続点に接続され、制御端子が前記選択ラインに接続された選択制御トランジスタと、を有し、

前記複数のデータラインの各々に所定の検定電流を供給し、選択状態とされた行の前記

50

各画素の前記選択制御トランジスタの電流路を介して前記各発光素子に前記検定電流を流すステップと、

前記各発光素子の端子間の電圧を、検定電圧として、前記選択制御トランジスタを介して測定するステップと、

測定した前記検定電圧に基づいて、外部から供給される画像データに応じた前記駆動信号を補正するステップと、

を含むことを特徴とする表示装置の駆動制御方法。

【請求項 7】

前記駆動信号を補正するステップは、

前記発光素子に前記検定電流を流したときに該発光素子が初期特性を有しているときの初期輝度に対する輝度の比率を示す発光効率と、該発光素子に前記検定電流を流したときの該発光素子の両端間の電圧との関係を予め記憶し、

前記発光効率と前記発光素子の両端間の電圧との関係に基づいて、測定した前記検定電圧に対応する前記発光効率の値を抽出するステップと、

前記画像データに応じた前記駆動信号を、抽出した前記発光効率に基づいて補正するステップと、

を含むことを特徴とする請求項 6 に記載の表示装置の駆動制御方法。

【請求項 8】

前記検定電圧を流すステップにおいて、前記選択状態とされた前記表示パネルの何れかの 1 行の前記各画素の前記発光素子に前記検定電流を同時に流し、

前記検定電圧を測定するステップにおいて、前記表示パネルの当該 1 行に配列された前記各画素の前記検定電圧の測定を並行して実行することを特徴とする請求項 6 又は 7 に記載の表示装置の駆動制御方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、表示装置及びその駆動制御方法に関するものであり、特に、画素に発光素子を備える表示装置及びその駆動制御方法に関するものである。

【背景技術】

【0002】

従来、有機 EL、無機 EL 又は LED 等のように光学要素として発光素子を有する画素がマトリクス（行列）状に配列されて、各発光素子が発光することによって表示を行う発光素子型ディスプレイが知られている。

【0003】

特に、アクティブマトリクス駆動方式の発光素子型ディスプレイは、高輝度、高コントラスト、高精細、低電力等の点で、優位性を有しており、特に、有機 EL 素子が注目されている。

【0004】

このような有機 EL 素子を画素に有する表示装置として、有機 EL 素子への電流を制御することにより供給された画像データの輝度が得られるように、複数のトランジスタを用いて、有機 EL 素子を駆動するものがある（例えば、特許文献 1 参照）。

【0005】

また、この有機 EL アクティブマトリクス駆動方式においては、各画素の画素駆動回路を構成するトランジスタを、アモルファスシリコン又はポリシリコン TFT（Thin Film Transistor；薄膜トランジスタ）によって実現するようにしたものがある。

【0006】

【特許文献 1】特開 2002 - 156923 号公報（第 3 - 6 頁、図 1）

【発明の開示】

【発明が解決しようとする課題】

10

20

30

40

50

【 0 0 0 7 】

画素駆動回路を構成するこれらの T F T 及び有機 E L 素子は、表示動作に伴って、特性が次第に変動することが知られており、表示パネルの表示品位を低下させる。

【 0 0 0 8 】

これに対し、画素回路を構成する各 T F T の特性変動を補償するためのさまざまな補償回路が提案されている。しかし、有機 E L 素子の特性変動を測定して、有機 E L 素子の特性変動を補償するように駆動して、表示品位の低下を抑えるようにすることができなかった。

【 0 0 0 9 】

本発明は、このような従来の問題点に鑑みてなされたもので、発光素子の特性変動を測定して、測定した特性変動を補償することが可能な表示装置及びその駆動制御方法を提供することを目的とする。

10

【課題を解決するための手段】

【 0 0 1 0 】

この目的を達成するため、本発明の第 1 の観点に係る表示装置は、
発光素子を備える画素を有する表示装置であって、
行方向及び列方向に配設された複数の選択ライン及びデータラインの各交点近傍に配列され、前記画素が複数配列された表示領域と、
外部から供給される画像データに応じた駆動信号を生成し、前記データラインを介して前記各画素に供給するデータ駆動部と、
を備え、

20

前記各画素は、電流路の一端が電源ラインに接続され、電流路の他端が前記発光素子の一端に接続されて、前記発光素子に流れる電流を制御する電流制御トランジスタと、電流路の一端が前記データラインに接続され、電流路の他端が前記電流制御トランジスタの電流路の他端と前記発光素子との接続点に接続され、制御端子が前記選択ラインに接続された選択制御トランジスタと、を有し、

前記データ駆動部は、前記複数のデータラインの各々に所定の検定電流を供給する複数の定電流回路と、該各定電流回路から前記各画素の前記選択制御トランジスタの電流路を介して前記各発光素子に前記検定電流を流したときの、該各発光素子の端子間の電圧を検定電圧として、前記選択制御トランジスタを介して測定する複数の電圧測定回路を有する

30

【 0 0 1 1 】

前記表示装置は、更に、前記表示パネルの前記各選択ラインに選択信号を印加して、各行の前記画素を選択状態に設定する選択駆動部を備え、

前記データ駆動部は、前記選択駆動部により前記選択状態に設定された行の前記画素に対して、前記検定電圧の測定を行うようにしてもよい。

【 0 0 1 2 】

前記データ駆動部は、前記電圧測定回路によって測定した前記検定電圧に基づいて、前記画像データに応じた前記駆動信号を補正する補正部を備えるようにしてもよい。

【 0 0 1 3 】

40

前記補正部は、前記発光素子に前記検定電流を流したときに該発光素子が初期特性を有しているときの初期輝度に対する輝度の比率を示す発光効率と、該発光素子に前記検定電流を流したときの該発光素子の両端間の電圧との関係を予め記憶しておく記憶回路と、前記記憶回路に記憶された、前記発光効率と前記発光素子の両端間の電圧との関係に基づき、前記電圧測定回路によって測定した前記検定電圧に対応する前記発光効率の値を抽出する発光抽出部と、を有し、

前記駆動信号を、前記発光効率抽出部が抽出した前記発光効率に基づいて補正するようにしてもよい。

【 0 0 1 4 】

前記補正部は、前記補正した駆動信号に対応する書き込み電流が前記電流制御トランジ

50

スタの電流路に流れる書き込み電圧を取得する、書き込み電圧取得部を備えるようにしてもよい。

【0015】

本発明の第2の観点に係る表示装置の駆動制御方法は、
発光素子を備える画素を有する表示装置の駆動制御方法であって、

前記表示装置は、表示領域において、行方向及び列方向に配設された複数の選択ライン及びデータラインの各交点近傍に前記画素が複数配列され、前記画素は、電流路の一端が電源ラインに接続され、電流路の他端が前記発光素子の一端に接続されて、前記発光素子に流れる電流を制御する電流制御トランジスタと、電流路の一端が前記データラインに接続され、電流路の他端が前記電流制御トランジスタの電流路の他端と前記発光素子との接続点に接続され、制御端子が前記選択ラインに接続された選択制御トランジスタと、を有し、

10

前記複数のデータラインの各々に所定の検定電流を供給し、選択状態とされた行の前記各画素の前記選択制御トランジスタの電流路を介して前記各発光素子に前記検定電流を流すステップと、

前記各発光素子の端子間の電圧を、検定電圧として、前記選択制御トランジスタを介して測定するステップと、

測定した前記検定電圧に基づいて、外部から供給される画像データに応じた前記駆動信号を補正するステップと、を含むことを特徴とする。

【0016】

20

前記駆動信号を補正するステップは、

前記発光素子に前記検定電流を流したときに該発光素子が初期特性を有しているときの初期輝度に対する輝度の比率を示す発光効率と、該発光素子に前記検定電流を流したときの該発光素子の両端間の電圧との関係を予め記憶し、

前記発光効率と前記発光素子の両端間の電圧との関係に基づいて、測定した前記検定電圧に対応する前記発光効率の値を抽出するステップと、

前記画像データに応じた前記駆動信号を、抽出した前記発光効率に基づいて補正するステップと、を含むようにしてもよい。

【0017】

前記検定電圧を流すステップにおいて、前記選択状態とされた前記表示パネルの何れかの1行の前記各画素の前記発光素子に前記検定電流を同時に流し、

30

前記検定電圧を測定するステップにおいて、前記表示パネルの当該1行に配列された前記各画素の前記検定電圧の測定を並行して実行するようにしてもよい。

【発明の効果】

【0018】

本発明によれば、発光素子の特性変動を測定して、発光素子の特性変動を補償することができる。

【発明を実施するための最良の形態】

【0019】

以下、本発明の実施形態に係る表示装置を、図面を参照して説明する。

40

本実施形態に係る表示装置の構成を図1に示す。

本実施形態に係る表示装置は、複数の画素11_{ij} ($i = 1 \sim m$ 、 $j = 1 \sim n$ 、 m 、 n ; 自然数) と、複数の画素11_{ij}が配列された表示領域10と、アノード回路12と、データドライバ(データ駆動部)13と、セレクトドライバ(選択駆動部)と、制御部15と、によって構成される。

【0020】

各画素11_{ij}は、それぞれ、画像の1画素に対応するものであり、行列配置される。各画素11_{ij}は、有機EL素子111と、トランジスタT1~T3と、コンデンサ(電圧保持部)C1と、を備える。

【0021】

50

有機 E L (Organic Electro-Luminescence) 素子 1 1 1 は、有機化合物に注入された電子と正孔との再結合によって生じた励起子によって発光する現象を利用した発光素子であり、供給された電流の電流値に対応する輝度で発光する。

【0022】

有機 E L 素子 1 1 1 には、画素電極が形成され、この画素電極上に、正孔注入層と発光層と対向電極とが形成される（いずれも図示せず）。正孔注入層は、画素電極上に形成され、発光層に正孔を供給する機能を有する。

【0023】

画素電極は、透光性を備える導電材料、例えば I T O (Indium Tin Oxide)、Z n O 等から構成される。各画素電極は隣接する他の画素の画素電極と層間絶縁膜（図示せず）によって絶縁されている。

10

【0024】

正孔注入層は正孔（ホール）注入、輸送が可能な有機高分子系の材料から構成される。また、有機高分子系のホール注入・輸送材料を含む有機化合物含有液としては、例えば導電性ポリマーであるポリエチレンジオキシチオフェン（P E D O T）とドーパントであるポリスチレンスルホン酸（P S S）を水系溶媒に分散させた分散液である P E D O T / P S S 水溶液が用いられる。

【0025】

発光層は、インターレイヤ（図示せず）上に形成される。発光層は、アノード電極とカソード電極との間に所定の電圧を印加することにより光を発生する機能を有する。

20

【0026】

発光層は、蛍光あるいは燐光を発光することが可能な公知の高分子発光材料、例えばポリパラフェニレンビニレン系やポリフルオレン系等の共役二重結合ポリマーを含む赤（R）、緑（G）、青（B）色の発光材料から構成される。

【0027】

また、これらの発光材料は、適宜水系溶媒あるいはテトラリン、テトラメチルベンゼン、メシチレン、キシレン等の有機溶媒に溶解（又は分散）した溶液（分散液）をノズルコート法やインクジェット法等により塗布し、溶媒を揮発させることによって形成される。

【0028】

尚、3 原色の場合、有機 E L 素子 1 1 1 の R G B の発光材料は、通常、列毎に塗布される。

30

【0029】

対向電極は、導電材料、例えば C a , B a 等仕事関数の低い材料からなる層と、A l 等の光反射性導電層と、からなる 2 層構造になっており、接地される。

【0030】

電流は、画素電極から対極電極方向へと流れ、逆方向には流れず、画素電極、対極電極は、それぞれ、アノード電極、カソード電極となる。

【0031】

この有機 E L 素子 1 1 1 は、電流を供給して、長時間、駆動することにより、次第に特性が劣化する。即ち、有機 E L 素子 1 1 1 の特性が劣化すると、抵抗が増加して電流が流れにくくなるとともに、流れる電流に対する発光輝度が低下し、発光効率が低下する。

40

【0032】

すなわち、有機 E L 素子 1 1 1 の特性が劣化した場合、初期の輝度を得るためには、有機 E L 素子 1 1 1 に供給する電流を増加させる必要がある。電流を増加させると、有機 E L 素子 1 1 1 のカソード - アノード間の電圧 V E L も増加する。

【0033】

この輝度と、有機 E L 素子 1 1 1 のカソード - アノード間の電圧 V E L との間には、相関がある。図 2 は、発光効率 η と電圧 V E L との関係を示す。発光効率 η は、有機 E L 素子 1 1 1 に一定の電流（電流初期値 I_{el_0} ：検定電流）を流したときの有機 E L 素子 1 1 1 が初期の特性を有しているときの初期の輝度（値）を 1 とし、輝度の変化を示すパラ

50

メータである。従って、この図 2 は、駆動時間により発光効率 η が変化すると、電圧 V_{EL} がどれくらい変化するかを示す。

【0034】

尚、この関係は、実験によって得られたデータであり、有機 EL 素子 111 が初期特性を有しているときに、輝度が 5000cd/m^2 、単位面積当たりの輝度が 16cd/A となる電流初期値 I_{el_0} を流したときのデータであり、発光部の面積を $100\mu\text{m} \times 300\mu\text{m}$ とした場合、電流初期値 I_{el_0} の電流値は、 $5000 \times (100 \times 300) / 16 = 9.38(\mu\text{A})$ である。

【0035】

本実施形態に係る表示装置は、この発光効率 η と電圧 V_{EL} との関係に着目し、有機 EL 素子 111 に上記電流初期値 I_{el_0} を流したときの電圧（検定電圧） V_{EL} を測定し、電圧 V_{EL} に基づいて、供給する電流の電流値を補正することにより、供給された画像データの輝度を得るように構成されている。

10

【0036】

トランジスタ $T_1 \sim T_3$ は、 n チャンネル型の FET (Field Effect Transistor; 電界効果トランジスタ) によって構成された FET であり、例えば、アモルファスシリコン又はポリシリコン FET によって構成されている。

【0037】

トランジスタ T_1 （書き込み制御トランジスタ）は、トランジスタ T_3 （電流制御トランジスタ）をオン、オフするためのスイッチトランジスタである。

【0038】

20

各画素 11_{ij} のトランジスタ T_1 のドレイン（端子）は、アノードライン（電源ライン） L_a に接続される。

【0039】

各画素 $11_{11} \sim 11_{m1}$ のトランジスタ T_1 のゲート（端子）は、セレクトライン L_{s1} に接続される。同様に、各画素 $11_{12} \sim 11_{m2}$ のトランジスタ T_1 のゲートは、セレクトライン L_{s2} に、・・・、各画素 $11_{1n} \sim 11_{mn}$ のトランジスタ T_1 のゲートは、セレクトライン L_{sn} に、それぞれ、接続される。

【0040】

画素 11_{11} の場合、セレクトドライバ 14 からセレクトライン L_{s1} に H_i (High; ハイ) レベルの信号が出力されると、トランジスタ T_1 はオンし、トランジスタ T_3 もオンする。

30

【0041】

セレクトライン L_{s1} に L_o (Low; ロー) レベルの信号が出力されると、トランジスタ T_1 は、オフし、トランジスタ T_1 もオフする。それとともに、トランジスタ T_1 がオフすると、コンデンサ C_{11} に充電された電荷は保持される。

【0042】

トランジスタ T_2 （選択制御トランジスタ）は、セレクトドライバ 14 によって選択されてオン、オフし、アノード回路 12 とデータドライバ 13 との間を導通、遮断するためのスイッチトランジスタである。

【0043】

40

各画素 11_{ij} のトランジスタ T_2 の一端としてのドレインは、有機 EL 素子 111 のアノード（電極）に接続される。

【0044】

各画素 $11_{11} \sim 11_{m1}$ のトランジスタ T_2 のゲートは、セレクトライン L_{s11} に接続される。同様に、各画素 $11_{21} \sim 11_{m2}$ のトランジスタ T_2 のゲートは、セレクトライン L_{s12} に、・・・各画素 $11_{1n} \sim 11_{mn}$ のトランジスタ T_2 のゲートは、セレクトライン L_{sn} に接続される。

【0045】

また、各画素 $11_{11} \sim 11_{1n}$ のトランジスタ T_2 の他端としてのソースは、データライン L_{d1} に接続される。同様に、各画素 $11_{21} \sim 11_{2n}$ のトランジスタ T_2 のソース

50

は、データライン L_{d2} に、・・・、各画素 $11_m1 \sim 11_mn$ のトランジスタ $T2$ のソースは、データライン L_{dm} に接続される。

【0046】

画素 11_11 の場合、トランジスタ $T2$ は、セレクトドライバ 14 から、セレクトライン L_{s11} に H_i レベルの信号が出力されるとオンして有機 EL 素子 111 のアノードとデータライン L_{d1} とを接続する。

【0047】

また、セレクトライン L_{s11} に L_o レベルの信号が出力されると、トランジスタ $T2$ はオフして有機 EL 素子 111 のアノードとデータライン L_{d1} とを遮断する。

【0048】

コンデンサ $C1$ は、トランジスタ $T3$ のゲート・ソース間電圧 V_{gs} (以後、ゲート電圧 V_{gs} と記す。) を保持するコンデンサであり、その一端は、トランジスタ $T1$ のソースとトランジスタ $T3$ のゲートとに接続され、他端はトランジスタ $T3$ のソースと有機 EL 素子 111 のアノードに接続される。

【0049】

コンデンサ $C1$ は、トランジスタ $T1$ がオンすると、トランジスタ $T3$ はゲート・ドレイン間が接続されてダイオード接続されてオンするため、アノードライン L_a からトランジスタ $T2$ のドレインに向けて電流が流れるとき、トランジスタ $T3$ はオン状態となり、対応するトランジスタ $T3$ のゲート電圧 V_{gs} で充電され、その電荷が蓄積される。

【0050】

トランジスタ $T1$ 及び $T2$ がオフすると、コンデンサ $C1$ は、トランジスタ $T3$ のゲート電圧 V_{gs} を保持する。

【0051】

アノード回路 12 は、電圧 V_{EL} の測定時及び各画素 11_ij への駆動信号の書き込み時にアノードライン L_a を例えば接地電位にし、各画素 11_ij を画像データに応じた発光動作させる時にアノードライン L_a を所定の電圧 (電圧 V_{src}) に設定するものであり、スイッチ 121 と、電圧 V_{src} を出力する定電圧電源と、を備える。

【0052】

スイッチ 121 は、電圧 V_{src} 又は接地ラインとアノードライン L_a との接続を切り換えるものである。この電圧 V_{src} は、例えば、 $12V$ 程度に設定される。

【0053】

データドライバ 13 は、各画素 11_ij の有機 EL 素子 111 にデータを書き込むためのものであり、スイッチ $131 - 1 \sim 131 - m$ と、定電流回路 $132 - 1 \sim 132 - m$ と、 ADC (A/D コンバータ) $133 - 1 \sim 133 - m$ と、補正回路 $134 - 1 \sim 134 - m$ と、 DAC (D/A コンバータ) $135 - 1 \sim 135 - m$ と、スイッチ $136 - 1 \sim 136 - m$ と、を備える。

【0054】

スイッチ $131 - 1 \sim 131 - m$ は、それぞれ、データライン $L_{d1} \sim L_{dm}$ と、定電流回路 $132 - 1 \sim 132 - m$ の入力端及び ADC $133 - 1 \sim 133 - m$ の入力端と、の間を接続又は遮断するためのものである。

【0055】

定電流回路 $132 - 1 \sim 132 - m$ は、上記検定電流となる定電流を供給するものである。 ADC $133 - 1 \sim 133 - m$ は、それぞれ、スイッチ $131 - 1 \sim 131 - m$ を介して、データライン $L_{d11} \sim L_{d1n}$ に印加されたアナログの電圧 V_{EL} を測定するためのものであり、測定したアナログの電圧 V_{EL} をデジタルの電圧 V_{EL} に変換する。 ADC $133 - 1 \sim 133 - m$ は、変換したデジタルの電圧 V_{EL} を補正回路 $134 - 1 \sim 134 - m$ に供給する。

【0056】

補正回路 $134 - 1 \sim 134 - m$ は、それぞれ、供給された画像データに応じた輝度が得られるように、 ADC $133 - 1 \sim 133 - m$ から供給された電圧 V_{EL} に基づいて、

10

20

30

40

50

画像データに応じた電圧データ V_{data} の値を補正する回路である。

【0057】

補正回路 134 - 1 ~ 134 - m は、それぞれ、図 3 に示すように、発光効率抽出部 137 - 1 ~ 137 - m と、メモリ 138 - 1 ~ 138 - m と、演算部 139 - 1 ~ 139 - m と、を備える。

【0058】

発光効率抽出部 137 - 1 ~ 137 - m は、それぞれ、測定によって得られた電圧 V_{EL} に対応する発光効率 η を抽出するものであり、図 4 に示すような LUT (ルックアップテーブル) を記憶する。

【0059】

この LUT は、電圧 V_{EL} と輝度と発光効率 η との関係を示すテーブルであり、図 2 に示す発光効率 η と電圧 V_{EL} との関係に基づいて作成されたものである。

【0060】

この LUT は、有機 EL 素子 111 に電流初期値 I_{el_0} の電流を流した場合の輝度の変化と、発光効率 η と電圧 V_{EL} との関係を示すものである。

【0061】

この LUT は、有機 EL 素子 111 が初期特性を有しているときに輝度 5000cd/m^2 を得るために必要な電流初期値 I_{el_0} の電流を流して、輝度が 3000cd/m^2 になったとき、発光効率は $\eta = 3000 / 5000 = 0.60$ となり、電圧 V_{EL} は、初期値 7.85V から、 8.30V に増加することを示している。

【0062】

なお、本実施形態において、上記 LUT は、1 つの電流初期値 I_{el_0} (検定電流) に対応し、定電流回路 132 - 1 ~ 132 - m からは、これに対応した 1 種類の検定電流を供給するものとしたが、本発明はこれに限るものではなく、LUT を 2 レベル以上の複数の異なる電流値の検定電流に対応するものとし、定電流回路 132 - 1 ~ 132 - m から、これに対応した複数レベルの異なる電流値の検定電流を供給する構成としてもよい。この場合、電圧 V_{EL} の測定を、各レベルの検定電流に応じて、複数回行うこととなる。

【0063】

発光効率抽出部 137 - 1 ~ 137 - m は、それぞれ、この LUT を参照して、電圧 V_{EL} に対応する発光効率 η を抽出する。

【0064】

メモリ 138 - 1 ~ 138 - m は、それぞれ、発光効率抽出部 137 - 1 ~ 137 - m が抽出した発光効率 η を記憶するためのメモリ (記憶回路) である。

【0065】

演算部 139 - 1 ~ 139 - m は、それぞれ、画像データが供給されて、画像データに応じた輝度を得るための電圧データ V_{data} を取得するものである。

【0066】

演算部 139 - 1 ~ 139 - m は、それぞれ、電圧データ V_{data} で書き込みを行うときに、メモリ 138 - 1 ~ 138 - m から発光効率 η を読み出す。

【0067】

演算部 139 - 1 ~ 139 - m は、それぞれ、有機 EL 素子 111 が初期特性を有しているとしたときに、供給された画像データに応じた輝度を得るために必要な電流値 I_{elf_0} と、メモリ 138 - 1 から読み出した発光効率 η の逆数と、を乗算して電流補正值 I_{elf_1} を取得する。

【0068】

そして、演算部 139 - 1 ~ 139 - m は、各画素 11_{ij} のトランジスタ T_3 のゲート電圧に対するドレイン - ソース間電流の特性と、この電流補正值 I_{elf_1} と、に基づいて電圧データ V_{data} を求める。

【0069】

DAC 135 - 1 ~ 135 - m は、それぞれ、演算部 139 - 1 ~ 139 - m が求めた

10

20

30

40

50

デジタルの電圧データ V_{data} をアナログの書き込み電圧 V_d (駆動信号：負電圧) に変換するものである。

【0070】

$DAC135-1 \sim 135-m$ は、それぞれ、この書き込み電圧 V_d を、データライン $L_{d11} \sim L_{dm}$ を介して、各画素 $11_1j \sim 11_mj$ のトランジスタ $T2$ の他端に印加することにより、トランジスタ $T2$ を介して、トランジスタ $T3$ から電流を引き込む。

【0071】

スイッチ $136-1 \sim 136-m$ は、それぞれ、データライン $L_{d1} \sim L_{dm}$ と、 $DAC135-1 \sim 135-m$ の出力端とを、接続、遮断するものである。

【0072】

セレクトドライバ 14 は、制御部 15 に制御されて、行毎に画素 11_ij を選択するためのものであり、例えば、シフトレジスタを備える。セレクトドライバ 14 は、それぞれ、セレクトライン $L_{s11} \sim L_{sn}$ に、 H レベル又は L レベルの信号を出力する。

【0073】

制御部 15 は、各部を制御するものである。制御部 15 は、有機 EL 素子 111 の電圧 V_{EL} の変動に基づいて、駆動信号の書き込み時に供給する電流の電流値を補正することにより、必要な輝度を得るように各部を制御する。

【0074】

このため、制御部 15 は、キャリブレーションステップ、画像表示ステップを実行する。

【0075】

キャリブレーションステップは、各画素 11_ij の有機 EL 素子 111 の電圧 V_{EL} を測定し、予め測定しておいた図 2 に示すような電圧 V_{EL} と発光効率 η との関係から、測定した電圧 V_{EL} に対応する発光効率 η を抽出するステップである。

【0076】

画像表示ステップは、画像データが供給されたときに、発光効率 η に基づいて、供給された画像データに応じた輝度を得られるように電流値を補正して、対応する電圧データ V_{data} を各画素 11_ij のゲート - ソース間書き込んで、各有機 EL 素子 111 を発光させるステップである。

【0077】

尚、表示装置は、この電圧 V_{EL} の測定を、例えば、電源立ち上げ時、1日毎、あるいは、一定時間使用する毎に行う。

【0078】

電圧 V_{EL} の測定を行う場合、制御部 15 は、定電流が定電流回路 $132-1 \sim 132-m$ から、各画素 11_ij の有機 EL 素子 111 を経由して接地ラインへと流れるように、アノード回路 12 とデータドライバ 13 とセレクトドライバ 14 とを制御する。

【0079】

電圧データ V_{data} の書き込みを行う場合、制御部 15 は、電流がアノード回路 12 から各画素 11_ij の有機 EL 素子 111 に流れず、データドライバ 13 に流れるように、アノード回路 12 とデータライン 13 とセレクトドライバ 14 とを制御する。

【0080】

有機 EL 素子 111 を発光させる場合、制御部 15 は、各画素 11_ij の各トランジスタ $T3$ のゲート電圧 V_{gs} に基づいて、電流が有機 EL 素子 111 に供給されるように、アノード回路 12 とデータライン 13 とセレクトドライバ 14 とを制御する。

【0081】

次に本実施形態に係る表示装置の動作を説明する。

まず、各画素 11_ij の有機 EL 素子 111 の電圧 V_{EL} を測定する際の動作について説明する。

【0082】

表示装置の制御部 15 は、各行の各画素 11_ij を選択して、選択した行の各有機 EL

10

20

30

40

50

素子 1 1 1 の電圧 V_{EL} の測定を行うように各部を制御する。制御部 1 5 は、電圧 V_{EL} を測定するため、図 5 に示すように、アノードライン L_a と接地ラインとが接続されるように、アノード回路 1 2 のスイッチ 1 2 1 を制御する。制御部 1 5 がこのように制御することにより、アノードライン L_a と有機 EL 素子 1 1 1 のカソードとが同電位となる。

【 0 0 8 3 】

制御部 1 5 は、例えば第 1 行目の画素 1 1_11 ~ 1 1_m1 を選択する。画素 1 1_11 ~ 1 1_m1 を選択するため、制御部 1 5 は、それぞれ、セレクトライン L_{s11} に H_i レベルの信号を出力し、セレクトライン $L_{s12} \sim L_{s1n}$ に L_o レベルの信号を出力するようにセレクトドライバ 1 4 を制御する。

【 0 0 8 4 】

セレクトドライバ 1 4 が $L_{s12} \sim L_{s1n}$ に L_o レベルの信号を出力すると、画素 1 1_12 ~ 1 1_m2、・・・、1 1_1n ~ 1 1_mn の各トランジスタ T_1 、 T_2 はオフする。

【 0 0 8 5 】

画素 1 1_12 ~ 1 1_m2、・・・、1 1_1n ~ 1 1_mn の各トランジスタ T_1 がオフすると、各トランジスタ T_3 もオフし、画素 1 1_12 ~ 1 1_m2、・・・、1 1_1n ~ 1 1_mn に電流は流れない。

【 0 0 8 6 】

また、画素 1 1_12 ~ 1 1_m2、・・・、1 1_1n ~ 1 1_mn の各トランジスタ T_2 がオフすると、画素 1 1_12 ~ 1 1_m2、・・・、1 1_1n ~ 1 1_mn は、データライン $L_{d11} \sim L_{dm1}$ から遮断される。

【 0 0 8 7 】

セレクトドライバ 1 4 がセレクトライン L_{s11} に H_i レベルの信号を出力すると、画素 1 1_11 ~ 1 1_m1 の各トランジスタ T_1 、 T_2 はオンする。各トランジスタ T_1 がオンすると、各トランジスタ T_3 はゲート - ドレイン間が接続されてダイオード接続されてオンする。

【 0 0 8 8 】

制御部 1 5 は、それぞれ、データライン $L_{d1} \sim L_{dm}$ と、 $DAC_{135-1} \sim DAC_{135-m}$ と、が遮断されるように、スイッチ $136-1 \sim 136-m$ を制御する。

【 0 0 8 9 】

制御部 1 5 は、それぞれ、データライン L_{d1} とデータドライバ 1 3 の定電流回路 $132-1$ 及び ADC_{133-1} 、・・・、データライン L_{dm} と定電流回路 $132-1$ 及び ADC_{133-m} とが接続されるように、スイッチ $131-1 \sim 131-m$ を制御する。

【 0 0 9 0 】

また、画素 1 1_11 ~ 1 1_m1 において、各有機 EL 素子 1 1 1 のカソードが接地され、アノードライン L_a が接地電位となっている。

【 0 0 9 1 】

このため、データライン L_{d1} と定電流回路 $132-1$ 及び ADC_{133-1} とが接続されて定電流回路 $132-1$ から定電流が供給されると、画素 1 1_11 のトランジスタ T_3 のソース電極がドレイン電極より高い電位となるため、トランジスタ T_3 のドレイン - ソース間には電流は流れず、定電流回路 $132-1$ から供給される定電流は、データドライバ 1 3 の定電流回路 $132-1$ から、データライン L_{d11} 、各画素 1 1_11 のトランジスタ T_2 、有機 EL 素子 1 1 1 を経由して接地ラインへと流れる。ここで、定電流回路 $132-1$ から供給される定電流の電流値は、上記電流初期値 I_{el_0} (検定電流) に等しい値に設定されている。

【 0 0 9 2 】

同様に、それぞれ、データライン L_{d2} と定電流回路 $132-2$ 及び ADC_{133-2} 、・・・、データライン L_{dm} と定電流回路 $132-2$ 及び ADC_{133-2} とが接続されると、定電流は、それぞれ、データドライバ 1 3 の定電流回路 $132-1$ から、各画素 1 1_11 ~ 1 1_m1 の有機 EL 素子 1 1 1 を経由して接地ラインへと流れる。

【 0 0 9 3 】

10

20

30

40

50

データドライバ 13 の ADC 133 - 1 ~ 133 - m は、それぞれ、画素 11₁₁ ~ 11_{m1} の各トランジスタ T2、データライン Ld11 ~ Ld1m、スイッチ 131 - 1 ~ 131 - m を介して、トランジスタ T2 のドレインと有機 EL 素子 111 のアノードとの接続点の電圧を測定する。

【0094】

この電圧は、有機 EL 素子 111 の電圧 V_{EL} になる。このようにして ADC 133 - 1 ~ 133 - m は、それぞれ、有機 EL 素子 111 の電圧 V_{EL} を測定する。

【0095】

尚、各画素 11₁₁ ~ 11_{m1} の各トランジスタ T2 のオン抵抗は、ゲート電圧 V_{gs} が高いため、ほぼ無視できる程度の値になる。

10

【0096】

ADC 133 - 1 ~ 133 - m は、それぞれ、バッファ 132 - 1 ~ 132 - m から供給されたアナログの電圧 V_{EL} をデジタルの電圧 V_{EL} に変換する。

【0097】

補正回路 134 - 1 ~ 134 - m の発光効率抽出部 137 - 1 ~ 137 - m は、それぞれ、LUT を参照して、ADC 133 - 1 ~ 133 - m が変換したデジタルの電圧 V_{EL} に対応する発光効率 η を抽出する。発光効率抽出部 137 - 1 ~ 137 - m は、それぞれ、抽出した発光効率 η をメモリ 138 - 1 ~ 138 - m に記憶する。

【0098】

発光効率抽出部 137 - 1 ~ 137 - m が、それぞれ、抽出した発光効率 η をメモリ 138 - 1 ~ 138 - m に記憶すると、制御部 15 は、2 行目の画素 11₁₂ ~ 11_{m2} を選択する。

20

【0099】

2 行目の画素 11₁₂ ~ 11_{m2} を選択するため、制御部 15 は、それぞれ、セレクトライン Ls12 に H レベルの信号を出力し、セレクトライン Ls11, Ls13 ~ Ls1n に L レベルの信号を出力するようにセレクトドライバ 14 を制御する。

【0100】

セレクトドライバ 14 が Ls11, Ls13 ~ Ls1n に L レベルの信号を出力すると、画素 11₁₁ ~ 11_{m1}、11₁₃ ~ 11_{m3}、・・・、11_{1n} ~ 11_{mn} の各トランジスタ T1, T2 はオフする。

30

【0101】

各トランジスタ T1, T2 がオフすると、画素 11₁₁ ~ 11_{m1}、11₁₃ ~ 11_{m3}、・・・、11_{1n} ~ 11_{mn} には電流が流れず、それぞれ、データライン Ld11 ~ Ldm1 から遮断される。

【0102】

また、セレクトドライバ 14 がセレクトライン Ls12 に H レベルの信号を出力すると、画素 11₁₂ ~ 11_{m2} の各トランジスタ T1, T2 はオンする。トランジスタ T1 がオンすると、トランジスタ T3 もオンする。

【0103】

電流は、それぞれ、データドライバ 13 の定電流回路 132 - 1 ~ 132 - m から、データライン Ld11 ~ Ld1m、各画素 11₁₂ ~ 11_{m2} のトランジスタ T2 を介して、有機 EL 素子 111 に流れる。

40

【0104】

データドライバ 13 の ADC 133 - 1 ~ 133 - m は、それぞれ、画素 11₁₂ ~ 11_{m2} の各トランジスタ T2、データライン Ld11 ~ Ld1m、スイッチ 131 - 1 ~ 131 - m を介して、有機 EL 素子 111 の電圧 V_{EL} を測定し、デジタルの電圧 V_{EL} に変換する。

【0105】

補正回路 134 - 1 ~ 134 - m の発光効率抽出部 137 - 1 ~ 137 - m は、それぞれ、LUT を参照して、ADC 133 - 1 ~ 133 - m が変換したデジタルの電圧 V_{EL}

50

に対応する発光効率 η を抽出し、抽出した発光効率 η をメモリ 138 - 1 ~ 138 - m に記憶する。

【0106】

制御部 15 は、同様にして、画素 11_13 ~ 11_m3、・・・、11_1n ~ 11_mn を選択して、有機 EL 素子 111 の電圧 V_{EL} の測定を行毎に行うように各部を制御する。

【0107】

次に、画像データに基づいて各画素 11_ij の有機 EL 素子 111 を表示駆動する際の動作について説明する。

【0108】

画像データが供給されると、表示装置は、各画素 11_11 ~ 11_mn に対して電圧データ V_{data} の書き込みを行う。制御部 15 は、電圧 V_{EL} の測定時と同様、図 6 に示すように、アノードライン La と接地ラインとを接続してアノードライン La が接地電位となるように、アノード回路 12 のスイッチ 121 を制御する。

10

【0109】

制御部 15 は、それぞれ、データライン La と、データドライバ 13 の定電流回路 132 - 1 ~ 132 - m 及び ADC 133 - 1 ~ 133 - m と、が遮断されるようにスイッチ 131 - 1 ~ 131 - m を制御する。

【0110】

次いで、制御部 15 は、1 行目の画素 11_11 ~ 11_m1 を選択する。画素 11_11 ~ 11_m1 を選択するため、制御部 15 は、それぞれ、セレクトライン L_{s12} ~ L_{s1n} に L_o レベルの信号を出力し、セレクトライン L_{s11} に H_i レベルの信号を出力するようにセレクトドライバ 14 を制御する。

20

【0111】

また、セレクトドライバ 14 が L_{s12} ~ L_{s1n} に L_o レベルの信号を出力すると、画素 11_12 ~ 11_m2、・・・、11_1n ~ 11_mn の各トランジスタ T₁, T₂ はオフする。

【0112】

各トランジスタ T₁, T₂ がオフすると、各トランジスタ T₃ もオフし、画素 11_12 ~ 11_m2、・・・、11_1n ~ 11_mn には電流は流れず、それぞれ、データライン L_{d11} ~ L_{d1m} ~ 遮断される。

【0113】

セレクトドライバ 14 がセレクトライン L_{s11} に H_i レベルの信号を出力すると、画素 11_11 ~ 11_m1 の各トランジスタ T₁, T₂ はオンする。トランジスタ T₁ がオンすると、トランジスタ T₃ もオンする。

30

【0114】

補正回路 134 - 1 ~ 134 - m のそれぞれの演算部 139 - 1 ~ 139 - m は、メモリ 138 - 1 ~ 138 - m から、画素 11_11_11 ~ 11_11_m1 の発光効率 η を読み出す。

【0115】

そして、演算部 139 - 1 ~ 139 - m は、それぞれ、供給された画像データに応じた輝度が得られるように、読み出した発光効率 η に基づいて電流値を補正し、この電流補正値に基づいて電圧データ V_{data} を求める。

40

【0116】

データドライバ 13 の DAC 135 - 1 ~ 135 - m は、それぞれ、演算部 139 - 1 ~ 139 - 1 が求めた電圧データ V_{data} をアナログの負電圧の書き込み電圧 V_d に変換する。

【0117】

制御部 15 は、それぞれ、データライン L_{d1} ~ L_{dm} と、DAC 135 - 1 ~ 135 - m と、が接続されるようにスイッチ 136 - 1 ~ 136 - m を制御する。

【0118】

データライン L_{d1} ~ L_{dm} と、DAC 135 - 1 ~ 135 - m と、それぞれ、が接続され

50

ると、DAC 135 - 1 ~ 135 - m は、それぞれ、負電圧の書き込み電圧 V_d をデータライン $L_{s11} \sim L_{s1n}$ に印加する。

【0119】

画素 11₁₁ ~ 11_{m1} において、各有機 EL 素子 111 のカソードが接地され、アノードライン L_a も接地電位となっているため、アノード回路 12 から有機 EL 素子 111 に電流は流れない。

【0120】

また、書き込み電圧 V_d が負電圧であるため、電流は、アノード回路 12 から、アノードライン L_a 、画素 11₁₁ ~ 11_{m1} の各トランジスタ T_3 、 T_2 、データライン $L_{s11} \sim L_{s1n}$ を介して、DAC 135 - 1 ~ 135 - m へと流れる。

10

【0121】

画素 11₁₁ ~ 11_{m1} の各トランジスタ T_1 はオンしているため、各トランジスタ T_3 は、ダイオード接続される。このため、トランジスタ T_3 は、図 7 の動作点 P_2 で示すように、飽和領域内で動作し、トランジスタ T_3 には、ダイオード特性に応じたドレイン電流 I_d が流れる。

【0122】

トランジスタ T_1 がオンし、トランジスタ T_3 にドレイン電流 I_d が流れるため、トランジスタ T_3 のゲート電圧 V_{gs} は、ドレイン電流 I_d に対応した電圧に設定され、コンデンサ C_1 は、このゲート電圧 V_{gs} で充電される。

【0123】

20

このようにして、供給された画像データに応じた輝度を得られるように、画素 11₁₁ ~ 11_{m1} の各トランジスタ T_3 のゲート - ソース間に、電圧 V_{EL} によって補正された電流値で書き込みが行われる。

【0124】

次に、制御部 15 は、2 行目の画素 11₁₂ ~ 11_{m2} を選択する。画素 11₁₂ ~ 11_{m2} を選択するため、制御部 15 は、それぞれ、セレクトライン L_{s11} 、 $L_{s13} \sim L_{s1n}$ に L_o レベルの信号を出力し、セレクトライン L_{s12} に H_i レベルの信号を出力するようにセレクトドライバ 14 を制御する。

【0125】

セレクトドライバ 14 が L_{s11} 、 $L_{s13} \sim L_{s1n}$ に L_o レベルの信号を出力すると、画素 11₁₁ ~ 11_{m1}、11₁₃ ~ 11_{m3}、・・・、11_{1n} ~ 11_{mn} の各トランジスタ T_1 、 T_2 はオフする。

30

【0126】

画素 11₁₁ ~ 11_{m1} の各トランジスタ T_1 、 T_2 がオフすると、トランジスタ T_3 のゲート電圧 V_{gs} はコンデンサ C_1 に書き込まれた電圧に保持される。

【0127】

セレクトドライバ 14 がセレクトライン L_{s12} に H_i レベルの信号を出力すると、画素 11₁₂ ~ 11_{m2} の各トランジスタ T_1 、 T_2 はオンする。トランジスタ T_1 がオンすると、トランジスタ T_3 もオンする。

【0128】

40

補正回路 134 - 1 ~ 134 - m のそれぞれの演算部 139 - 1 ~ 139 - 1 は、メモリ 138 - 1 ~ 138 - m から、画素 11₁₁ ~ 11₁₂ ~ 11₁₁ ~ 11_{m2} の発光効率 η を読み出して、供給された画像データに応じた輝度を得られるように電流値を補正し、補正した電流値に基づいて電圧データ V_{data} を求める。

【0129】

データドライバ 13 の DAC 135 - 1 ~ 135 - m は、それぞれ、演算部 139 - 1 ~ 139 - 1 が求めた電圧データ V_{data} をアナログの負電圧の書き込み電圧 V_d に変換する。

【0130】

そして、データドライバ 13 は、書き込み電圧 V_d で、選択された画素 11₁₂ ~ 11_m

50

2のトランジスタT3のゲート・ソース間に電圧データVdataの書き込みを行う。

【0131】

このようにして、制御部15は、順次、画素11₁₃~11_{m3}, ..., 11_{1n}~11_{mn}を選択する。

【0132】

すべての画素11_{ij}について、このような書き込みが行われると、制御部15は、各画素11_{ij}の有機EL素子111が発光するように各部を制御する。

【0133】

制御部15は、図8に示すように、アノードラインLaと電圧Vsrcの電源とが接続されるように、アノード回路12のスイッチ121を制御する。

10

【0134】

制御部15は、継続して、それぞれ、データラインLs11~Ls1nと、データドライバ13の定電流回路132-1~132-m及びADC132-1~132-mと、が遮断されるようにスイッチ131-1~131-mを制御する。

【0135】

制御部15は、それぞれ、データラインLs11~Ls1nと、DAC136-1~136-mと、が遮断されるようにスイッチ136-1~136-mを制御する。

【0136】

セレクトドライバ14は、セレクトラインLs11~Ls1nにLoレベルの信号を出力する。セレクトドライバ14がセレクトラインLs11~Ls1nにLoレベルの信号を出力すると、すべての画素11_{ij}の各トランジスタT1, T2はオフする。

20

【0137】

すべての画素11_{ij}は、各トランジスタT2がオフしているため、データラインLd1~Ldmから遮断される。

【0138】

しかし、すべての画素11_{ij}の各トランジスタT3のゲート・ソース間には、電圧データVdataが書き込まれているので、各トランジスタT3に電流は流れる。

【0139】

従って、電圧Vsrcが印加されると、電流は、アノード回路12から、アノードラインLa、各画素11_{ij}の各トランジスタT3を介して、有機EL素子111へと流れる。

30

【0140】

図7はトランジスタT3のドレイン・ソース間電圧Vds対ドレイン・ソース間電流Ids特性と有機EL素子111の負荷線S_{Pe1}を示す図である。各画素11_{ij}のトランジスタT3のゲート電圧VgsがコンデンサC1によって保持されているため、トランジスタT3の動作点は、図7に示すように、保持されたゲート電圧Vgsの動作線と有機EL素子111の負荷線S_{Pe1}との交点である動作点P3となる。電圧Vsrcの電圧値は、この動作点P3が、トランジスタT3が飽和領域で動作する状態となる電圧値に設定される。

【0141】

尚、この図7において、P0はピンチオフ点、Vthは閾値電圧であり、ドレイン・ソース間電圧Vdsが0Vからピンチオフ電圧までの領域は線形領域であり、ドレイン・ソース間電圧Vdsがピンチオフ電圧以上の領域は飽和領域である。

40

【0142】

そして、トランジスタT3のドレイン・ソース間には、電圧データVdataを書き込んだときの書き込み電流と同じ電流値のドレイン電流Idが流れる。トランジスタT2がオフし、有機EL素子111のアノード側の電位がカソード側の電位より高い状態となっているため、このドレイン電流Idは、有機EL素子111に供給される。

【0143】

このとき、各画素11_{ij}の有機EL素子111に流れる電流は、測定した電圧VELに基づいて補正されている。

【0144】

50

例えば、画素 1 1₁₁の有機 E L 素子 1 1 1 に対し、供給された画像データに応じた輝度が5000cd/m²であり、有機 E L 素子 1 1 1 の計測された電圧 V E L が8.30 Vであった場合、補正しなければ、輝度は3000cd/m²に低下する。

【 0 1 4 5 】

この場合、発光効率抽出部 1 3 7 - 1 は、電圧 V E L = 8.30 V から、図 4 に示す L U T を参照して、発光効率 $\eta = 0.6$ を取得する。

【 0 1 4 6 】

演算部 1 3 9 - 1 は、メモリ 1 3 8 - 1 を参照して $\eta = 0.6$ を取得し、発光効率5000cd/m²を得るための電流値として、電流初期値 I e l₀を $1 / \eta = 1.67$ 倍して電流補正值 I e l₁ を取得する。

10

【 0 1 4 7 】

即ち、画素 1 1₁₁の有機 E L 素子 1 1 1 には、電流初期値 I e l₀の1.67倍の電流が流れるように補正され、その結果、有機 E L 素子 1 1 1 は、輝度5000cd/m²で発光する。

【 0 1 4 8 】

以上説明したように、本実施形態によれば、制御部 1 5 は、行毎に、各画素 1 1_{ij}のトランジスタ T 1 , T 2 がオンするように制御し、データドライバ 1 3 から、各画素 1 1_{ij}の有機 E L 素子 1 1 1 に定電流を供給し、有機 E L 素子 1 1 1 の電圧 V E L を測定するように各部を制御した。

【 0 1 4 9 】

また、データドライバ 1 3 は、供給された画像データに応じた輝度が得られるように、測定した電圧 V E L に基づいて電流値を補正し、各画素 1 1_{ij}のトランジスタ T 3 のゲート - ソース間に、電圧データ V dataを書き込むようにした。

20

【 0 1 5 0 】

従って、各画素 1 1_{ij}の有機 E L 素子 1 1 1 の特性変動を補償することができる。

【 0 1 5 1 】

また、表示駆動装置は、R G B の有機 E L 素子 1 1 1 が列毎に配置され、列毎に電圧 V E L を測定するようにした。

【 0 1 5 2 】

前述のように、R G B の 3 原色の場合、R G B の発光材料は、通常、列毎に塗布される。有機 E L 素子 1 1 1 は、材料が異なれば劣化の程度も異なる。しかし、列毎に電圧 V E L の測定を行うことにより、このような材料の相違を考慮することなく、同じ材料で生成された有機 E L 素子 1 1 1 の電圧 V E L を測定できる。

30

【 0 1 5 3 】

また、発光材料の塗布ムラにより特性のバラツキが生じた場合でも、各画素回路 1 1_{ij}の有機 E L 素子 1 1 1 の特性のバラツキを補償することができる。

【 0 1 5 4 】

発光材料の抵抗値は、金属とは異なり、半導体と同程度に高い。発光材料の塗布ムラがあった場合、塗布された発光材料の厚さのバラツキは、有機 E L 素子 1 1 1 の特性にも影響してくる。

【 0 1 5 5 】

しかし、製造時、出荷時等に各有機 E L 素子 1 1 1 の電圧 V E L を測定し、供給された画像データの輝度が得られるように、測定した電圧 V E L に基づいて電流値を補正することにより、各画素回路 1 1_{ij}の有機 E L 素子 1 1 1 の特性のバラツキを補償することができる。

40

【 0 1 5 6 】

尚、本発明を実施するにあたっては、種々の形態が考えられ、上記実施形態に限られるものではない。

【 0 1 5 7 】

例えば、上記実施形態では、発光素子を有機 E L 素子として説明した。しかし、発光素子は、有機 E L 素子に限られるものではなく、例えば、無機 E L 素子又は L E D であって

50

もよい。

【 0 1 5 8 】

図 2 に示す有機 E L 素子の発光効率と電圧との関係は、有機 E L 素子の発光材料等によって変わるものであり、必ずしも、このものに限られるものではない。また、図 3 に示す L U T も、同様に、このものに限られるものではない。

【 図面の簡単な説明 】

【 0 1 5 9 】

【 図 1 】 本発明の実施形態に係る表示装置の構成を示すブロック図である。

【 図 2 】 有機 E L 素子の発光効率と電圧との関係を示す図である。

【 図 3 】 図 1 に示す補正回路の構成を示す図である。

10

【 図 4 】 図 3 に示す発光効率抽出部が記憶する L U T (ルックアップテーブル) を示す図である。

【 図 5 】 図 1 に示す有機 E L 素子の電圧測定動作を示す図である。

【 図 6 】 図 1 に示す表示装置の書き込み動作を示す図である。

【 図 7 】 図 1 に示すトランジスタの動作領域 (ドレイン電圧とドレイン電流との関係) を示す図である。

【 図 8 】 図 1 に示す表示装置の発光動作を示す図である。

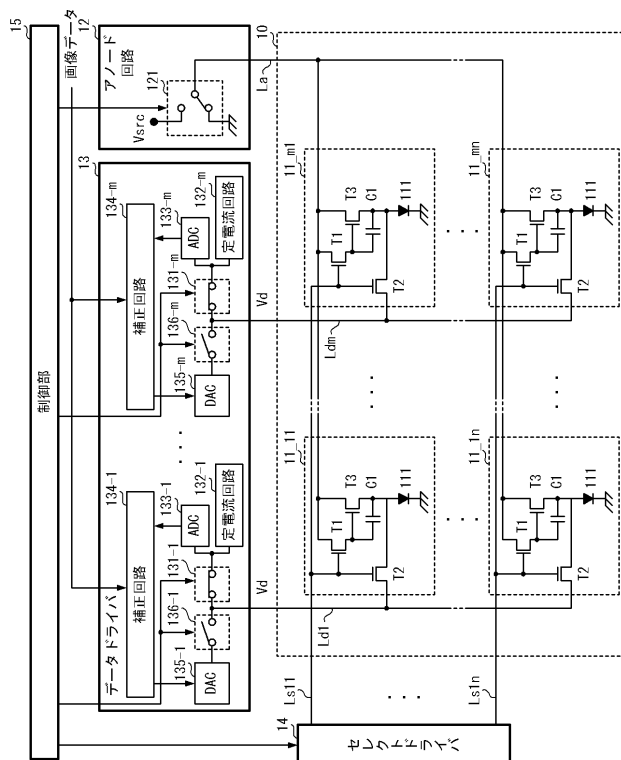
【 符号の説明 】

【 0 1 6 0 】

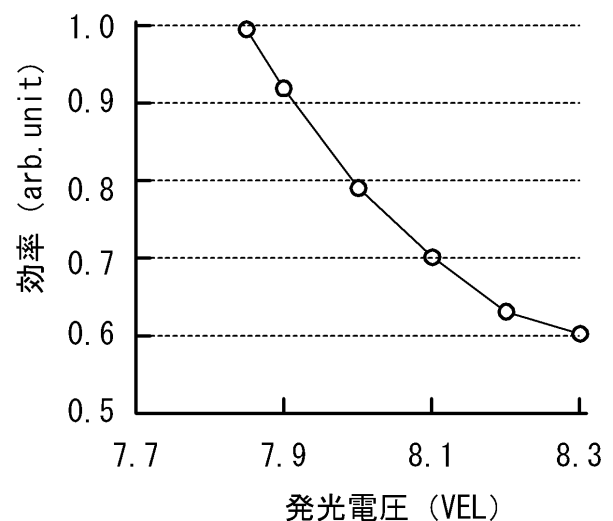
1 1 _ i j (i = 1 ~ m , j = 1 ~ n) . . . 画素、 1 2 . . . アノード回路、 1 3 . . . データドライバ、 1 4 . . . セレクトドライバ、 1 5 . . . 制御部、 1 3 2 - 1 ~ 1 3 2 - m . . . 定電流回路、 1 3 3 - 1 ~ 1 3 3 - m . . . A D C 、 1 3 4 - 1 ~ 1 3 4 - m . . . 補正回路、 1 3 5 - 1 ~ 1 3 5 - m . . . D A C 、 1 3 7 - 1 ~ 1 3 7 - m . . . 発光効率抽出部、 1 3 8 - 1 ~ 1 3 8 - m . . . メモリ、 1 3 9 - 1 ~ 1 3 9 - m . . . 演算部

20

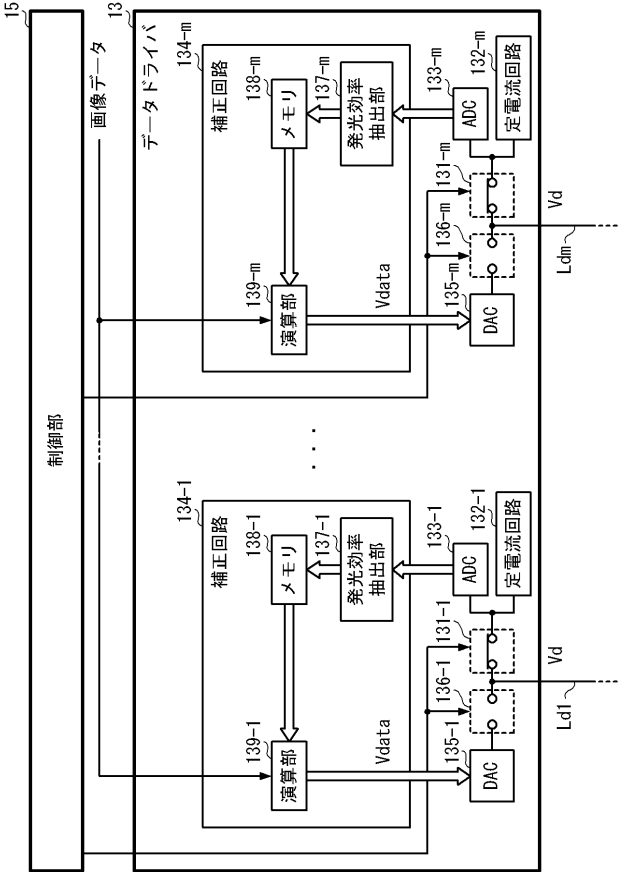
【 図 1 】



【 図 2 】



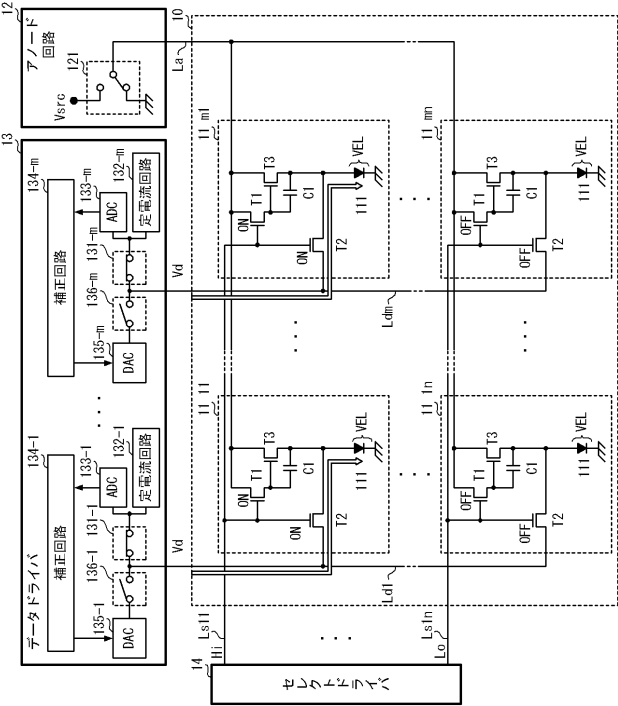
【図 3】



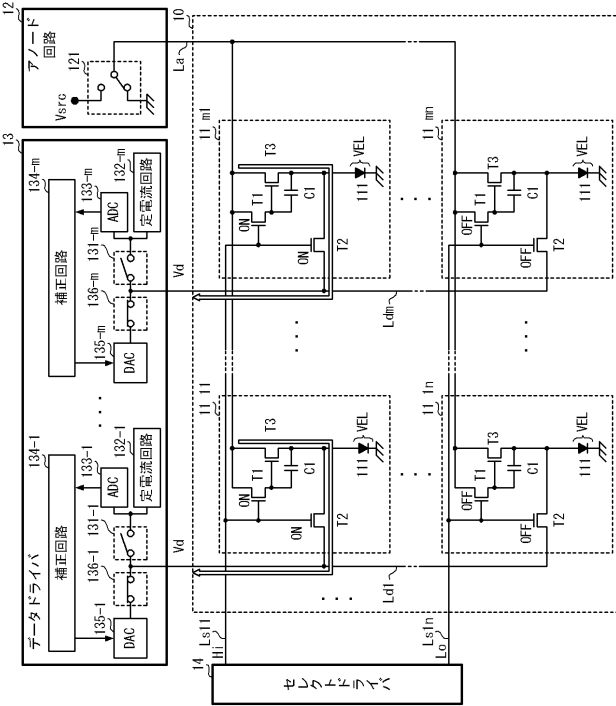
【図 4】

VEL (V)	輝度 (cd/m ²)	効率 (η)
7.85	5000	1.00
7.90	4600	0.92
8.00	3950	0.79
8.10	3500	0.70
8.20	3150	0.63
8.30	3000	0.60

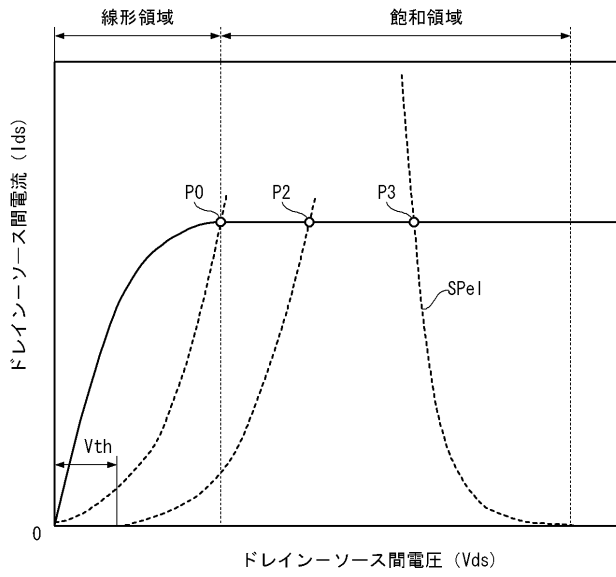
【図 5】



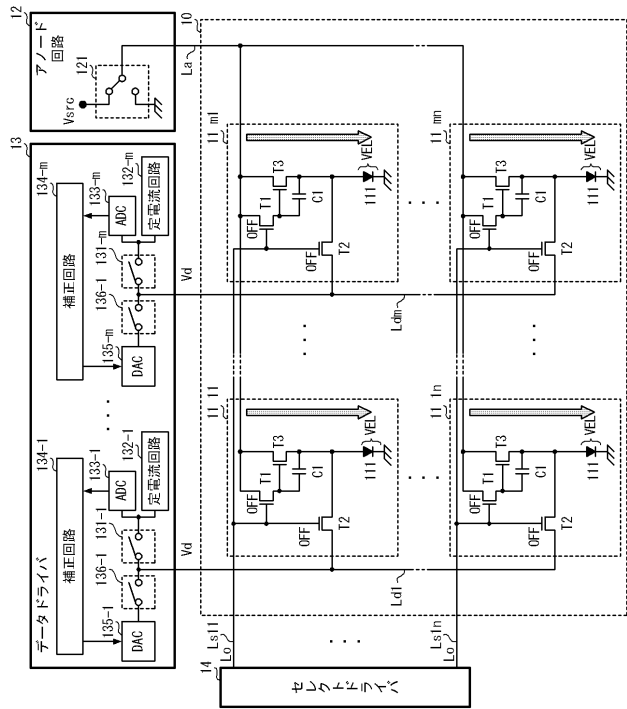
【図 6】



【図 7】



【図 8】



フロントページの続き

(51) Int.Cl.	F I	テーマコード (参考)
	G 0 9 G 3/20 6 1 1 H	
	H 0 5 B 33/14 A	

(72) 発明者 森本 和紀

東京都八王子市石川町 2 9 5 1 番地の 5 カシオ計算機株式会社八王子技術センター内

F ターム (参考) 3K107 AA01 BB01 CC11 CC21 CC33 EE03 HH00 HH04 HH05
5C080 AA06 BB05 DD05 EE29 FF11 JJ02 JJ03 JJ04 JJ05

专利名称(译)	显示装置及其驱动控制方法		
公开(公告)号	JP2009244654A	公开(公告)日	2009-10-22
申请号	JP2008092020	申请日	2008-03-31
[标]申请(专利权)人(译)	卡西欧计算机株式会社		
申请(专利权)人(译)	卡西欧计算机有限公司		
[标]发明人	尾崎剛 水谷康司 森本和紀		
发明人	尾崎 剛 水谷 康司 森本 和紀		
IPC分类号	G09G3/30 G09G3/20 H01L51/50		
FI分类号	G09G3/30.J G09G3/20.642.A G09G3/20.642.C G09G3/20.641.D G09G3/20.624.B G09G3/20.611.H H05B33/14.A G09G3/3233 G09G3/3266 G09G3/3275 G09G3/3291		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC11 3K107/CC21 3K107/CC33 3K107/EE03 3K107/HH00 3K107/HH04 3K107/HH05 5C080/AA06 5C080/BB05 5C080/DD05 5C080/EE29 5C080/FF11 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/JJ05 5C380/AA01 5C380/AA02 5C380/AA03 5C380/AB06 5C380/AB22 5C380/AB23 5C380/AB34 5C380/BD04 5C380/CA04 5C380/CA12 5C380/CA32 5C380/CB01 5C380/CC27 5C380/CC30 5C380/CD013 5C380/CE04 5C380/CE08 5C380/CF13 5C380/CF19 5C380/CF48 5C380/CF49 5C380/CF51 5C380/CF57 5C380/DA02 5C380/DA06 5C380/DA32 5C380/DA33 5C380/DA39 5C380/DA50 5C380/EA01 5C380/EA02 5C380/EA05 5C380/FA02 5C380/FA21 5C380/FA26 5C380/FA28 5C380/GA17		
代理人(译)	木村充		
其他公开文献	JP4877261B2 JP2009244654A5		
外部链接	Espacenet		

摘要(译)

要解决的问题：通过测量发光元件的特性变化来补偿发光元件的特性变化。控制单元控制开关，使得阳极线La具有地电势并选择像素11_11至11_m1。选择驱动器14向选择线Ls11输出Hi电平信号，并且向选择线Ls1n输出Lo电平信号。恒定电流电路132-1至132-m分别经由数据线Ld11至Ld1m向像素11_11至11_m1的有机EL元件111提供恒定电流。测量EL元件111的电压VEL。DAC 135-1至135-m使用写入电压Vd将基于校正电压1341至134-m的测量电压VEL分别获得的电压数据写入晶体管T3的栅极和源极之间。。[选型图]图1

