

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第4913119号

(P4913119)

(45) 発行日 平成24年4月11日 (2012. 4. 11)

(24) 登録日 平成24年1月27日 (2012. 1. 27)

(51) Int. Cl.	F I
G09G 3/30 (2006.01)	G09G 3/30 J
H01L 51/50 (2006.01)	H05B 33/14 A
G09G 3/20 (2006.01)	G09G 3/30 H
	G09G 3/20 622C
	G09G 3/20 622D
請求項の数 11 (全 11 頁) 最終頁に続く	

(21) 出願番号	特願2008-320971 (P2008-320971)	(73) 特許権者	501426046
(22) 出願日	平成20年12月17日 (2008. 12. 17)		エルジー ディスプレイ カンパニー リ
(65) 公開番号	特開2009-271500 (P2009-271500A)		ミテッド
(43) 公開日	平成21年11月19日 (2009. 11. 19)		大韓民国 ソウル, ヨンドゥンポーク, ヨ
審査請求日	平成21年1月30日 (2009. 1. 30)		イドードン 20
(31) 優先権主張番号	10-2008-0040472	(74) 代理人	100094112
(32) 優先日	平成20年4月30日 (2008. 4. 30)		弁理士 岡部 譲
(33) 優先権主張国	韓国 (KR)	(74) 代理人	100064447
			弁理士 岡部 正夫
		(74) 代理人	100085176
			弁理士 加藤 伸晃
		(74) 代理人	100096943
			弁理士 臼井 伸一
		(74) 代理人	100101498
			弁理士 越智 隆夫
		最終頁に続く	

(54) 【発明の名称】 有機電気発光ディスプレイ装置及びその駆動方法

(57) 【特許請求の範囲】

【請求項 1】

駆動電圧と基底電圧及び基準電圧を出力する電源供給部と；
 データ電圧を出力するソース駆動部と；
 ポジティブスキャン信号とネガティブスキャン信号を出力するゲート駆動部と；
 前記ソース駆動部と前記ゲート駆動部の動作を制御するタイミング制御部と；
 前記駆動電圧と前記基底電圧と前記基準電圧及び前記データ電圧と前記ポジティブスキャン信号とネガティブスキャン信号のを受け、前記データ電圧によって駆動電流が決定される有機発光ダイオードを具備した表示部と

を含み、

前記表示部は、

第1スイッチングトランジスタ、第2スイッチングトランジスタ、駆動トランジスタ及びキャパシタをさらに備え、

前記第1スイッチングトランジスタは、前記データ電圧が入力端子に印加され、ゲート端子に印加される前記ポジティブスキャン信号によりスイッチング制御されて前記データ電圧を前記駆動トランジスタのゲート端子に出力するように構成され、

前記第2スイッチングトランジスタは、前記ネガティブスキャン信号が入力端子に印加され、ゲート端子に印加される前記ネガティブスキャン信号と前記基準電圧の電位差によりスイッチング制御されて前記ネガティブスキャン信号を前記駆動トランジスタのゲート端子に出力するように構成され；

10

20

前記駆動トランジスタは、前記第1スイッチングトランジスタから出力された前記データ電圧と前記基底電圧の電位差に応答して前記有機発光ダイオードに前記駆動電流を供給するように構成され；

前記キャパシタは、前記第1スイッチングトランジスタ及び前記第2スイッチングトランジスタから出力される電圧と前記基底電圧の電位差を保持するように構成されたことを特徴とする有機電気発光ディスプレイ装置。

【請求項2】

前記ゲート駆動部は、前記ポジティブスキャン信号の出力頻度を前記ネガティブスキャン信号の出力頻度と同じかまたはより高く設定して出力することを特徴とする請求項1に記載の有機電気発光ディスプレイ装置。

【請求項3】

前記ポジティブスキャン信号のハイレベル電圧は前記基底電圧に対して陽正極性電圧であってローレベル電圧は前記基底電圧に対して負極性電圧であり、前記ネガティブスキャン信号のハイレベル電圧は前記基準電圧よりも高く、ローレベル電圧は前記基底電圧に対して負極性電圧であることを特徴とする請求項2に記載の有機電気発光ディスプレイ装置。

【請求項4】

前記ネガティブスキャン信号のローレベル電圧は、前記ポジティブスキャン信号のローレベル電圧より低い電圧であることを特徴とする請求項3に記載の有機電気発光ディスプレイ装置。

【請求項5】

前記ネガティブスキャン信号のローレベル電圧は、前記基準電圧より低い電圧であることを特徴とする請求項3に記載の有機電気発光ディスプレイ装置。

【請求項6】

前記基準電圧を V_{ref} 、前記ポジティブスキャン信号のハイレベル電圧を V_{g+H} 、前記ポジティブスキャン信号のローレベル電圧を V_{g+L} として、

前記 V_{ref} は、前記 V_{g+H} と V_{g+L} に対して、 $-(V_{g+H} - (V_{g+L})) < V_{ref} < V_{g+L}$ の関係が成立する範囲の一つの電圧であることを特徴とする請求項5に記載の有機電気発光ディスプレイ装置。

【請求項7】

前記第1スイッチングトランジスタと前記第2スイッチングトランジスタは、全てNMOSトランジスタであることを特徴とする請求項6に記載の有機電気発光ディスプレイ装置。

【請求項8】

スキャンラインに連結されたゲート電極とデータラインに連結されたソース電極を含む第1スイッチングトランジスタと；

基準電圧に連結されたゲート電極と前記スキャンラインに連結されたソース電極を含む第2スイッチングトランジスタと；

前記第1及び第2スイッチングトランジスタのドレイン電極に連結されたゲート電極と基底電圧に連結されたソース電極を含む駆動トランジスタと；

前記駆動トランジスタのゲート電極と前記基底電圧に連結されたキャパシタと；

前記駆動トランジスタのドレイン電極と駆動電圧に連結された有機発光ダイオードとを含むことを特徴とする有機電気発光ディスプレイ装置。

【請求項9】

第1スイッチングトランジスタのゲート端子にポジティブスキャン信号を印加する段階と；

前記ポジティブスキャン信号と同期したタイミングで前記第1スイッチングトランジスタを介してデータ電圧を駆動トランジスタのゲート端子に印加して有機発光ダイオードに駆動電流を供給する段階と；

第2スイッチングトランジスタのゲート端子及び入力端子に、前記駆動トランジスタの

10

20

30

40

50

出力端子電圧に対して負極性である基準電圧及び前記基準電圧より低い電圧のネガティブスキャン信号をそれぞれ印加して前記駆動トランジスタのゲート端子に前記ネガティブスキャン信号を供給する段階と

を含むことを特徴とする有機電気発光ディスプレイ装置の駆動方法。

【請求項10】

前記基準電圧を V_{ref} 、前記ポジティブスキャン信号のハイレベル電圧を V_{g+H} 、前記ポジティブスキャン信号のローレベル電圧を V_{g+L} として、

前記 V_{ref} は、前記 V_{g+H} とローレベル電圧 V_{g+L} に対して、 $-[(V_{g+H}) - (V_{g+L})] < V_{ref} < V_{g+L}$ の関係が成立する範囲の一つの電圧であることを特徴とする請求項9に記載の有機電気発光ディスプレイ装置の駆動方法。

10

【請求項11】

前記第1スイッチングトランジスタと前記第2スイッチングトランジスタは、全てNMOSトランジスタで構成されることを特徴とする請求項9に記載の有機電気発光ディスプレイ装置の駆動方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は有機電気発光ディスプレイ装置とその駆動方法に関するものであって、特に画素に構成された駆動トランジスタの劣化を防止して安定した表示品質を提供すると共に寿命延長を実現する有機電気発光ディスプレイ装置及びその駆動方法に関する。

20

【背景技術】

【0002】

自らの発光特性がないアクティブマトリックス液晶表示装置(AMLCD)の短所を解消するために提案されたディスプレイ装置がアクティブマトリックス有機電気発光ディスプレイ装置(AMOLED)であるが、有機電気発光ディスプレイ装置は蛍光性有機化合物を電氣的に励起させて発光させる自発光性ディスプレイ装置で、低い電圧で駆動が可能であって、薄形製造が可能な長所を有する。

【0003】

図1は、従来第1技術によるアクティブマトリックス有機電気発光ディスプレイ装置の画素構造を示すものであって、2トランジスタ1キャパシタ(2T-1C)の画素構造を示している。

30

【0004】

スキャンラインSとデータラインD間にスイッチングトランジスタSW、キャパシタC、駆動トランジスタDR及び有機電気発光ダイオードOLEDを具備して構成される。ここで前記各トランジスタSW、DRはNMOS(n-channel metal-oxide-semiconductor)トランジスタであって非晶質シリコン(a-Si:H)で製作された薄膜トランジスタTFTである。

【0005】

前記スイッチングトランジスタSWのゲートはスキャンラインSに連結されて、ソースはデータラインDに連結されている。キャパシタCの一侧は前記スイッチングトランジスタSWのドレインに連結されて他側は基底電圧VSSが印加される。

40

【0006】

駆動トランジスタDRのドレインは、駆動電圧VDDが印加される有機発光ダイオードOLEDのカソードと連結されて、ゲートは前記スイッチングトランジスタSWのドレインに連結され、ソースは接地(Ground)電位等の基底電圧VSSが印加される。

【0007】

図1に示した画素の駆動方法を図2の信号タイミング図のように説明すると次のようである。

【0008】

ゲート駆動IC(図示せず)からスキャンラインSに印加されるポジティブ選択電圧VG

50

Hであるスキャン信号(scan signal)によってスイッチングトランジスタSWがオンされるとデータラインDに印加されたデータ電圧VdataによってキャパシタCに電荷が蓄積される。ここで前記データ電圧Vdataは前記駆動トランジスタDRがNMOSトランジスタであるので陽極性電圧である。以後前記キャパシタCに充電された電圧と前記駆動電圧VDDとの電位差によって前記駆動トランジスタDRのチャネルに流れる電流の量が決定され、決定された電流の量によって発光量が決定されて前記有機発光ダイオードOLEDが発光する。

【0009】

ところが前記した構造のような2T-1C画素構造(すなわち、2ートランジスタ1ーキャパシタ)において、非晶質シリコン(a-Si:H)で製造された前記駆動トランジスタDRは陽極性のデータ電圧Vdata印加後にも持続的にオン状態を維持するために前記キャパシタCに充電された陽極性電圧(positive voltage)の供給を受けるようになるが、これは前記駆動トランジスタDRの劣化を加重させてトランジスタのしきい電圧Vthが変化する現象と移動度(mobility)の変化を誘発して前記有機発光ダイオードOLEDに供給される電流が安定的に供給されなくて表示品質が低下する短所がある。

10

【0010】

図3は、前記した問題点を解決するために提案された従来第2技術による画素構造図であって、図4は図3の画素駆動のための信号タイミング図で、4ートランジスタ2ーキャパシタ(4T-2C)の画素構造を示している。

20

【0011】

前記図3の画素構造は、前記図1の従来第1技術である2T-1C画素構造の一对を対称に接続したもので、前記4ートランジスタは全てNMOSトランジスタで例示した。

【0012】

基本動作方法は、一方の2T-1C動作タイミングに他方の2T-1C回路の駆動トランジスタに陰電圧(negative voltage)を印加して劣化補償を行なうが毎フレームごとに交番で劣化補償を行なう方式である。

【0013】

図4の信号タイミング図を参照すると、1スキャンタイミング1STを分割して第1スキャンラインS1と第2スキャンラインS2にそれぞれ第1スキャン信号Vg1と第2スキャン信号Vg2が順次印加されるが、偶数番目フレームに前記第1スキャン信号Vg1の印加タイミングに第1スイッチングトランジスタSW1及び第1駆動トランジスタDR1を介して正常的なデータ電圧Vdataを画素に記入して、以後前記第2スキャン信号Vg2の印加タイミング区間t1、t2に第2スイッチングトランジスタSW2を介して陰電圧レベルのデータ電圧を印加することによって第2駆動トランジスタDR2の劣化補償を行なう。

30

【0014】

同様に奇数番目フレームでは、前記第2スキャン信号Vg2の印加タイミングに第2スイッチングトランジスタSW2及び第2駆動トランジスタDR2を介して正常的なデータ電圧Vdataを画素に記入して、以後前記第1スキャン信号Vg1の印加タイミング区間t3、t4に第1スイッチングトランジスタSW1を介して陰電圧レベルのデータ電圧を印加することによって第1駆動トランジスタDR1の劣化補償を行なう。

40

【0015】

ところが前記説明したように前記第1駆動トランジスタDR1及び第2駆動トランジスタDR2を毎フレーム毎に交番で劣化補償を行なう従来第2技術は、従来第1技術に比べて相対的にさらに多くの数のトランジスタ及びキャパシタが要求されて、またスキャンライン数増加及び一スキャンタイミング(図4の1ST)を分割した2回のスキャン信号印加により既存駆動速度より最小2倍以上で駆動するか、またはゲート駆動IC個数を追加しなければならない短所がある。

【発明の開示】

【発明が解決しようとする課題】

50

【0016】

本発明は前記のような問題点を解決するために案出したものであって、本発明の目的は、画素構成要素を最小化すると共に駆動トランジスタの劣化を防止して安定した表示品質提供及び寿命延長を実現する有機電気発光ディスプレイ装置及びその駆動方法を提示するところにある。

【課題を解決するための手段】

【0017】

前記のような目的を達成するために本発明は、駆動電圧と基底電圧及び基準電圧を出力する電源供給部と、データ電圧を出力するソース駆動部と、ポジティブスキャン信号とネガティブスキャン信号を出力するゲート駆動部と、前記ソース駆動部と前記ゲート駆動部の動作を制御するタイミング制御部と、前記駆動電圧と前記基底電圧と前記基準電圧及び前記データ電圧と前記ポジティブスキャン信号とネガティブスキャン信号の入力を受け、前記データ電圧によって駆動電流が決定される有機発光ダイオードを具備した表示部を含む有機電気発光ディスプレイ装置を提供する。

10

【0018】

前記表示部は、前記データ電圧の入力を受けて前記ポジティブスキャン信号によりスイッチング制御されて前記データ電圧を出力する第1スイッチングトランジスタと、前記基準電圧と前記ネガティブスキャン信号の電位差によりスイッチング制御されて前記ネガティブスキャン信号を出力する第2スイッチングトランジスタと、前記第1スイッチングトランジスタから出力された前記データ電圧に応答して前記有機発光ダイオードに前記駆動電流を供給する駆動トランジスタと、前記第1スイッチングトランジスタから出力された前記データ電圧を保存するキャパシタを含む。

20

【0019】

前記ゲート駆動部は、前記ポジティブスキャン信号の出力頻度が前記ネガティブスキャン信号の出力頻度と同じか、またはより高く設定して出力することを特徴とする。

【0020】

前記ポジティブスキャン信号のハイレベル電圧は、陽極性電圧であってローレベル電圧は陰極性電圧であり、前記ネガティブスキャン信号のローレベル電圧は陰極性電圧であることを特徴とする。

【0021】

前記ネガティブスキャン信号のローレベル電圧は、前記ポジティブスキャン信号のローレベル電圧より低い電圧であることを特徴とする。

30

【0022】

前記ネガティブスキャン信号のローレベル電圧は、前記基準電圧より低い電圧であることを特徴とする。

【0023】

本発明の更なる態様によれば、本発明の有機電気発光ディスプレイ装置は、スキャンラインに連結されたゲート電極とデータラインに連結されたソース電極を含む第1スイッチングトランジスタと、基準電圧に連結されたゲート電極と前記スキャンラインに連結されたソース電極を含む第2スイッチングトランジスタと、前記第1及び第2スイッチングトランジスタのドレイン電極に連結されたゲート電極と基底電圧に連結されたソース電極を含む駆動トランジスタと、前記駆動トランジスタのゲート電極と前記基底電圧に連結されたキャパシタと、前記駆動トランジスタのドレイン電極と駆動電圧に連結された有機発光ダイオードを含む。

40

【0024】

本発明の有機電気発光ディスプレイ装置駆動方法は、第1スイッチングトランジスタにポジティブスキャン信号を印加する段階と、前記ポジティブスキャン信号と同期したタイミングで前記第1スイッチングトランジスタを介してデータ電圧を駆動トランジスタに印加して有機発光ダイオードに駆動電流を供給する段階と、第2スイッチングトランジスタに陰極性電圧である基準電圧及び前記基準電圧より低い電圧のネガティブスキャン信号を

50

印加して前記駆動トランジスタに前記ネガティブスキャン信号を供給する段階を含む。

【0025】

前記基準電圧 V_{ref} は、前記ポジティブスキャン信号のハイレベル電圧 V_{g+H} とローレベル電圧 V_{g+L} に対して、 $-[(V_{g+H}) - (V_{g+L})] < V_{ref} < V_{g+L}$ の関係が成立する範囲の一つの電圧であることを特徴とする。

【0026】

前記第1スイッチングトランジスタと前記第2スイッチングトランジスタは全てNMOSトランジスタであることを特徴とする。

【発明の効果】

【0027】

前記した特徴の本発明によると表示画素の単純構成を介して駆動トランジスタの劣化に対する補償を行なうことができ、特に駆動速度の増加またはゲート駆動ICを追加する必要がなくて構成が簡単でまた既存の有機電気発光ディスプレイ装置に比べて製造費用が低廉な長所がある。

【発明を実施するための最良の形態】

【0028】

以下添付された図面を参照して本発明に対して詳細に説明する。

【0029】

図5は、本発明による有機電気発光ディスプレイ装置100の構成を概略的に示したブロック構成図であって、図6は図5の構成中表示部50の画素に対する等価回路図である。

【0030】

図5のブロック構成図を見ると、本発明による有機電気発光ディスプレイ装置は電源供給部10、ソース駆動部20、ゲート駆動部30、タイミング制御部40、表示部50の構成を含む。

【0031】

前記電源供給部10は、前記ソース駆動部20、ゲート駆動部30、タイミング制御部40、表示部50で要求される各種電源を生成して供給し、特に前記表示部50の各画素に対して駆動電圧 V_{DD} と基底電圧 V_{SS} と基準電圧 V_{ref} を提供する。

【0032】

前記ソース駆動部20は、前記表示部50に映像データに対応するデータ電圧 V_{data} を出力し、前記ゲート駆動部30は前記表示部50にポジティブスキャン信号 V_{g+} とネガティブスキャン信号 V_{g-} をそれぞれ出力するが、これに対しては下に再び説明するようにする。

【0033】

前記タイミング制御部40は、前記ソース駆動部20及びゲート駆動部30の動作を制御するための複数の制御信号提供及び前記ソース駆動部20への映像データ提供を行なう。

【0034】

前記表示部50は、それぞれ有機発光ダイオードOLEDが構成された複数の画素が構成され、図6を参照すると、それぞれの画素はデータラインDとスキャンラインSを具備し、第1スイッチングトランジスタSW1と第2スイッチングトランジスタSW2、駆動トランジスタDR及びキャパシタCを含んで構成されるが、前記第1スイッチングトランジスタSW1と第2スイッチングトランジスタSW2は好ましくはNMOSトランジスタで構成される。

【0035】

そのうちから前記第1スイッチングトランジスタSW1は、前記データラインDと連結して前記データ電圧 V_{data} の入力を受け、前記スキャンラインSに印加される前記ポジティブスキャン信号 V_{g+} によりスイッチング制御されて前記データ電圧 V_{data} を前記駆動トランジスタDRに出力する。ここで前記データ電圧 V_{data} は前記駆動トラ

10

20

30

40

50

ンジスタDRがNMOSトランジスタであるので陽極性電圧であり、前記ポジティブスキャン信号Vg+はハイレベル電圧Vg+Hが約+15V程度の陽極性電圧であってローレベル電圧Vg+Lが約-7V程度の陰極性電圧で構成されることができる。ここに前記データ電圧VdataによってキャパシタCに電荷が蓄積されて、以後前記キャパシタCに充電された電圧と前記駆動電圧VDDとの電位差によって前記駆動トランジスタDRのチャネルに流れる電流の量が決定され、決定された電流の量によって前記有機発光ダイオードOLEDが発光すると共にその発光量が決定される。

【0036】

前記第2スイッチングトランジスタSW2は、前記基準電圧Vrefがゲート端子に入力されて、前記スキャンラインSに印加されるネガティブスキャン信号Vg-の入力を受けて動作するが、ここで前記基準電圧Vrefと前記ネガティブスキャン信号Vg-との電位差によりスイッチング制御されることが特徴である。

10

【0037】

すなわち、前記第2スイッチングトランジスタSW2がNMOSトランジスタであるので前記ネガティブスキャン信号Vg-が前記基準電圧Vrefよりさらに低い電圧である場合には、前記第2スイッチングトランジスタSW2は、スイッチングオン状態に転換されてその反対の場合にはスイッチングオフ状態を維持する特徴がある。

【0038】

したがって本発明では前記基準電圧Vrefを前記ポジティブスキャン信号Vg+のハイレベル電圧Vg+Hとローレベル電圧Vg+Lに対して、 $-(Vg+H)-(Vg+L)] < Vref < (Vg+L)$ の関係が成立する範囲の一つの電圧で設定することを提案する。

20

【0039】

一例で前記ポジティブスキャン信号Vg+のハイレベル電圧Vg+Hが+15Vであって、ローレベル電圧Vg+Lが-7Vの場合前記基準電圧Vrefは、 $-22V < Vref < -7V$ 間の一つの電圧を選択するようになるものである。

【0040】

また前記基準電圧Vrefの選択によって前記ネガティブスキャン信号Vg-の範囲を決定することができ、前記第2スイッチングトランジスタSW2がNMOSトランジスタであるので前記ネガティブスキャン信号Vg-のハイレベル電圧Vg-Hは前記基準電圧Vrefより高い電圧であることが必要で、前記ネガティブスキャン信号Vg-のローレベル電圧Vg-Lは前記基準電圧Vrefよりさらに低い陰極性電圧にならなければならないことは当然のことである。

30

【0041】

共に前記ネガティブスキャン信号Vg-のハイレベル電圧Vg-Hとローレベル電圧Vg-Lの電圧レベル及び印加時間は前記駆動トランジスタDRの劣化補償程度に直接的な影響を及ぼす要素であるので設計者の選択によって多様に変更して実施することができることであり、一例示で前記ネガティブスキャン信号Vg-のローレベル電圧Vg-Lの印加時間は一般的なスキャン信号印加時間の10%より大きく、0.25秒よりは小さい時間内で設定する方法がある。

40

【0042】

次に図7のスキャン信号印加タイミング図と図8の動作フローチャートを参照して本発明による有機電気発光ディスプレイ装置の動作、特に前記表示部(図5の50)における動作を図6の画素等価回路図を共に参照しながら説明する。

【0043】

本発明による有機電気発光ディスプレイ装置は、前記駆動トランジスタ(図6のDR)の劣化補償のために陰極性電圧である前記ネガティブスキャン信号Vg-を所定周期毎に所定の時間の間前記駆動トランジスタDRに印加することを目的とする。ここで、前記ネガティブスキャン信号Vg-のハイレベル電圧Vg-Hは前記ポジティブスキャン信号Vg+のローレベル電圧Vg+Lと同一値を有することができる。

50

【0044】

図8を参照して、第1段階s t 1で、図7の(n-1)番目フレームとn番目フレームのスキュンタイミング区間t 1 1及びt 1 2の間、前記ゲート駆動部(図5の30)は前記スキュンラインSを介して前記第1スイッチングトランジスタSW1にポジティブスキュン信号Vg+を印加する。ここで、前記第1スイッチングトランジスタSW1がNMOSトランジスタであるので、前記ポジティブスキュン信号Vg+は前述したようにハイレベル電圧Vg+Hが約+15V、ローレベル電圧Vg+Lが約-7Vのように例示される。ここで前記第2スイッチングトランジスタSW2はゲート端子の基準電圧Vrefより高い電位である前記ポジティブスキュン信号Vg+が印加されるのでスイッチングオフ状態を維持するようになる。

10

【0045】

次に、第2段階s t 2で、前記ポジティブスキュン信号Vg+と同期したタイミングで前記データ駆動部(図5の20)ではデータラインDを介してデータ電圧Vdataを出力して、前記データ電圧Vdataは前記第1スイッチングトランジスタSW1のスイッチングオンタイミングに前記駆動トランジスタDRに印加されて、前記駆動トランジスタDRにおけるチャンネルに流れる電流量の決定を介して前記有機発光ダイオードOLEDが発光する。

【0046】

以後、第3段階s t 3で、前記第2スイッチングトランジスタSW2に陰極性電圧である基準電圧Vrefを提供して前記ゲート駆動部30を介して図7の(n+1)番目フレームのスキュンタイミング区間t 1 3のように前記基準電圧Vrefより低い陰電圧であるネガティブスキュン信号Vg-を印加するが、ここに前記第2スイッチングトランジスタSW2はスイッチングオン状態になって前記駆動トランジスタDRに前記ネガティブスキュン信号Vg-を供給する。ここで、前記第1スイッチングトランジスタSW1には陰電圧である前記ネガティブスキュン信号Vg-が印加されるためスイッチングオフ状態を維持するようになる。

20

【0047】

第4段階s t 4で、これを介して前記駆動トランジスタDRのゲート電極に印加される電圧は陰極性電圧であるので陽極性である前記データ電圧Vdataにより発生することができる劣化に対する補償が行われる。(s t 4)

30

【0048】

共に前記第1段階s t 1及び第2段階s t 2で構成される有機電気発光ディスプレイ装置の正常的な映像表示駆動と前記第3段階s t 3及び第4段階s t 4で構成される劣化補償駆動は設計者の選択によってフレーム単位で交番されるように発生したりまたは数フレームの映像表示駆動毎に前記劣化補償駆動が1回発生するように設定することができるものである。

【図面の簡単な説明】

【0049】

【図1】従来第1技術によるアクティブマトリックス有機電気発光ディスプレイ装置の画素構造図。

40

【図2】図1の画素駆動のための信号タイミング図。

【図3】従来第2技術によるアクティブマトリックス有機電気発光ディスプレイ装置の画素構造図。

【図4】図3の画素駆動のための信号タイミング図。

【図5】本発明による有機電気発光ディスプレイ装置の構成を概略的に示したブロック構成図。

【図6】図5の表示部の一画素に対する等価回路図。

【図7】本発明による有機電気発光ディスプレイ装置の動作を説明するためのスキュン信号印加タイミング図。

【図8】本発明による有機電気発光ディスプレイ装置の動作を説明するための動作フロー

50

チャート。

【符号の説明】

【 0 0 5 0 】

1 0 : 電源供給部

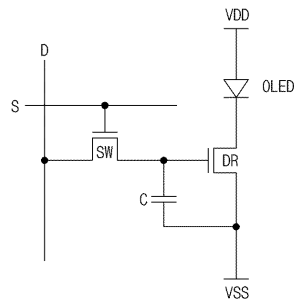
2 0 : ソース駆動部

3 0 : ゲート駆動部

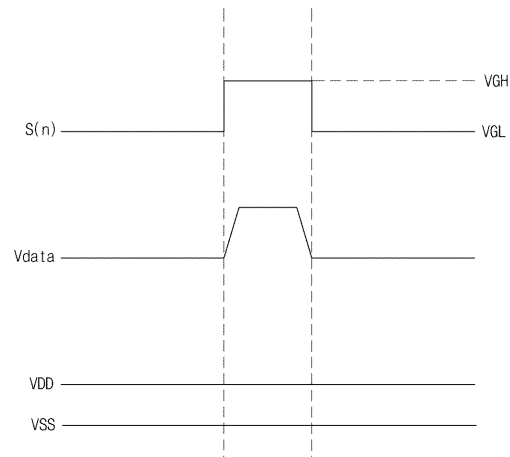
4 0 : タイミング制御部

5 0 : 表示部

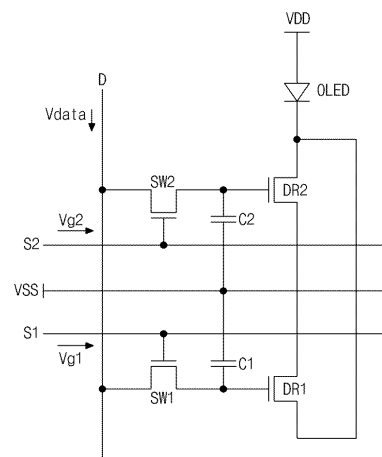
【図 1】



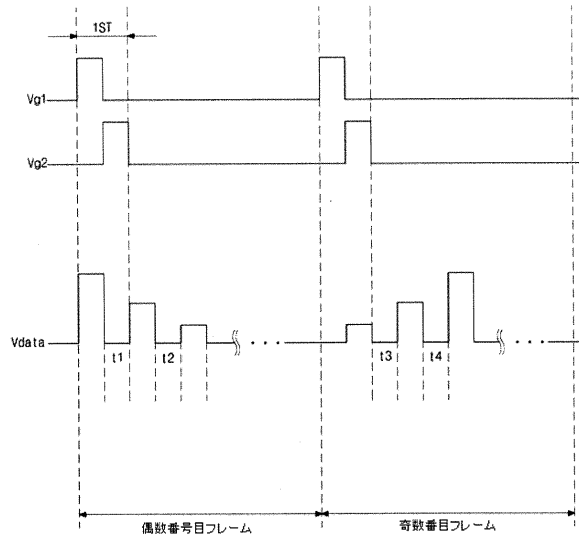
【図 2】



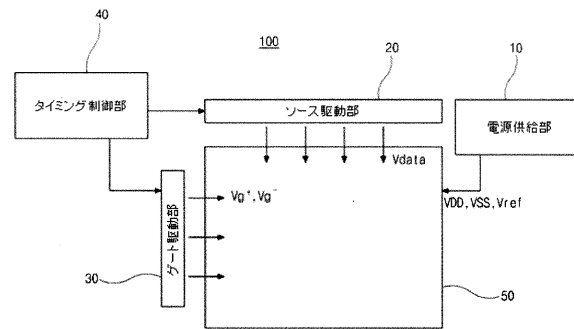
【図 3】



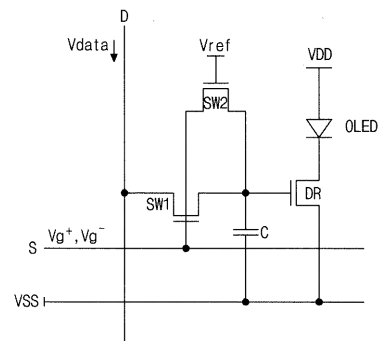
【図 4】



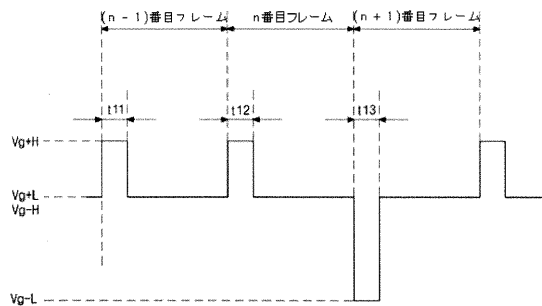
【図 5】



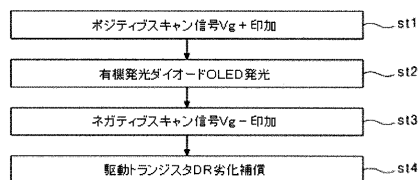
【図 6】



【図 7】



【図 8】



フロントページの続き

(51)Int.Cl.

F I

G 0 9 G 3/20 6 1 1 F
G 0 9 G 3/20 6 2 3 U
G 0 9 G 3/20 6 2 4 B
G 0 9 G 3/20 6 7 0 K

(74)代理人 100104352

弁理士 朝日 伸光

(74)代理人 100128657

弁理士 三山 勝巳

(72)発明者 キム ジンヒョン

大韓民国 4 1 1-8 1 2 キョンギド ゴヤンシ イルサング マドゥ1ドン 8 8 0-1 4 (2 2/6)

(72)発明者 ハ ウォンキュ

大韓民国 7 3 0-3 0 0 キョンサンブッド グミシ グピョンドン ブヨン アパート 6 0 6-1 5 0 4

(72)発明者 キム ハクス

大韓民国 1 3 6-1 1 0 ソウル ソンブク ギルムドン サムソン レマン 5 0 9-5 0 1

(72)発明者 ペク スジン

大韓民国 7 3 0-3 6 0 キョンサンブッド グミシ ジンピョンドン ジンピョングヒョク 2 4 ビーエル 6-3 ロッテウジュンマゴ (ダル) 5 0 1

審査官 西島 篤宏

(56)参考文献 特開2006-208966 (JP, A)

特開2007-004114 (JP, A)

特開2004-102278 (JP, A)

特開2003-216109 (JP, A)

(58)調査した分野(Int.Cl., DB名)

G 0 9 G 3/0 0 - 3/3 8

H 0 1 L 5 1/5 0

专利名称(译)	有机电致发光显示装置及其驱动方法		
公开(公告)号	JP4913119B2	公开(公告)日	2012-04-11
申请号	JP2008320971	申请日	2008-12-17
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	Eruji显示有限公司		
当前申请(专利权)人(译)	Eruji显示有限公司		
[标]发明人	キムジンヒョン ハウオンキュ キムハクス ペクスジン		
发明人	キム ジンヒョン ハ ウオンキュ キム ハクス ペク スジン		
IPC分类号	G09G3/30 H01L51/50 G09G3/20		
CPC分类号	G09G3/3233 G09G2300/0842 G09G2310/0254 G09G2320/043		
FI分类号	G09G3/30.J H05B33/14.A G09G3/30.H G09G3/20.622.C G09G3/20.622.D G09G3/20.611.F G09G3/20.623.U G09G3/20.624.B G09G3/20.670.K G09G3/3233 G09G3/3266 G09G3/3275 G09G3/3291		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC21 3K107/EE04 3K107/HH01 3K107/HH02 3K107/HH04 3K107/HH05 5C080/AA06 5C080/BB05 5C080/DD19 5C080/DD22 5C080/DD24 5C080/DD28 5C080/DD29 5C080/EE28 5C080/FF11 5C080/HH09 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C080/JJ07 5C380/AA01 5C380/AB06 5C380/AB22 5C380/BA06 5C380/BA12 5C380/BA13 5C380/BA28 5C380/BA31 5C380/BB21 5C380/BD02 5C380/BD10 5C380/CA12 5C380/CA53 5C380/CA54 5C380/CB01 5C380/CB31 5C380/CC02 5C380/CC03 5C380/CC26 5C380/CC27 5C380/CC33 5C380/CC45 5C380/CC62 5C380/CC63 5C380/CD012 5C380/CD013 5C380/CD024 5C380/CE04 5C380/CE05 5C380/CE20 5C380/DA02 5C380/DA06 5C380/DA32 5C380/DA35 5C380/DA58 5C380/HA02 5C380/HA03 5C380/HA05 5C380/HA11		
代理人(译)	白井伸一 朝日 伸光		
优先权	1020080040472 2008-04-30 KR		
其他公开文献	JP2009271500A		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供一种有机电致发光显示装置，其通过最小化像素构成元件的尺寸并防止驱动晶体管的劣化来提供稳定的显示质量并延长其寿命，并提供其驱动方法。ŽSOLUTION：该装置包括输出驱动电压，基准电压和参考电压的电源单元，输出数据电压的源驱动单元，输出正扫描信号和负扫描信号的栅极驱动单元，定时控制单元控制源驱动单元和栅极驱动单元的行为，以及接收驱动电压，基准电压，参考电压，数据电压，正扫描信号和负扫描信号的显示单元，显示单元包括有机物发光二极管，其中驱动电流由数据电压决定。还提供了显示装置的驱动方法。Ž

【 図 3 】

