

(19) 日本国特許庁 (JP)

(12) 公表特許公報 (A)

(11) 特許出願公表番号

特表2017-535083

(P2017-535083A)

(43) 公表日 平成29年11月24日 (2017.11.24)

(51) Int. Cl.	F I	テーマコード (参考)
H01L 51/50 (2006.01)	H05B 33/14 A	3K107
H05B 33/12 (2006.01)	H05B 33/12 B	5C094
H05B 33/26 (2006.01)	H05B 33/22 B	5G435
H05B 33/10 (2006.01)	H05B 33/22 D	
H01L 27/32 (2006.01)	H05B 33/26 Z	
審査請求 未請求 予備審査請求 未請求 (全 19 頁) 最終頁に続く		

(21) 出願番号 特願2017-531930 (P2017-531930)
 (86) (22) 出願日 平成26年12月2日 (2014.12.2)
 (85) 翻訳文提出日 平成27年10月6日 (2015.10.6)
 (86) 国際出願番号 PCT/CN2014/092767
 (87) 国際公開番号 W02016/033884
 (87) 国際公開日 平成28年3月10日 (2016.3.10)
 (31) 優先権主張番号 201410453471.8
 (32) 優先日 平成26年9月5日 (2014.9.5)
 (33) 優先権主張国 中国 (CN)

(71) 出願人 510280589
 京東方科技集團股▲ふん▼有限公司
 BOE TECHNOLOGY GROU
 P CO., LTD.
 中華人民共和國100015北京市朝陽區
 酒仙橋路10號
 No. 10 Jiuxianqiao R
 d., Chaoyang Distric
 t, Beijing 100015, CH
 INA
 (71) 出願人 514161567
 鄂爾多斯市源盛光▲電▼有限▲責▼任公司
 中華人民共和國017020内蒙古自治区
 鄂爾多斯市▲東▼▲勝▼区鄂爾多斯裝▲備
 ▼制造基地

最終頁に続く

(54) 【発明の名称】 有機発光ダイオード表示装置及びその製造方法

(57) 【要約】

本発明の実施例は有機発光ダイオード表示装置及びその製造方法を提供する。前記表示装置は、複数の画素開口領域を含むアレイ基板、アレイ基板上に位置し、かつ各画素開口領域内に位置する発光デバイスを含み、発光デバイスは正孔輸送層、発光層及び電子輸送層を含み、そのうち、発光層のアレイ基板上における垂直投影が画素開口領域を限定し正孔輸送層及び電子輸送層がそれぞれ発光層の両側に位置し、または正孔輸送層と電子輸送層が発光層の同じ側に位置し、正孔輸送層のアレイ基板上における垂直投影及び電子輸送層のアレイ基板上における垂直投影がともに画素開口領域を部分的にカバーしかつ両者が互いに重なり合わない。表示装置及びその製造方法は、光線が発光デバイスの外部に輸送されるために通る必要な膜層数が低減でき、膜層の吸収及び散乱による光線の損失が低減でき、発光デバイスの外部量子効率を向上し、さらに表示装置の発光効率が向上できる。

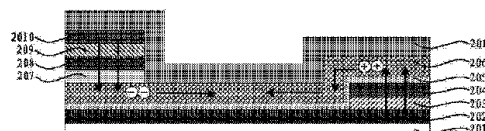


図 2 / Fig. 2

【特許請求の範囲】

【請求項 1】

複数の画素開口領域を含むアレイ基板、

前記アレイ基板上に位置し、かつ前記各画素開口領域内に位置する発光デバイスを含む有機発光ダイオード表示装置であって、

前記発光デバイスが正孔輸送層、発光層及び電子輸送層を含み、そのうち、

前記発光層の前記アレイ基板上における垂直投影が前記画素開口領域を限定し、

前記正孔輸送層及び前記電子輸送層がそれぞれ前記発光層の両側に位置し、または前記正孔輸送層及び前記電子輸送層が前記発光層の同じ側に位置し、

前記正孔輸送層の前記アレイ基板上における垂直投影と前記電子輸送層の前記アレイ基板上における垂直投影がともに前記画素開口領域を部分的にカバーし、かつ前記正孔輸送層の前記アレイ基板上における垂直投影と前記電子輸送層の前記アレイ基板上における垂直投影が互いに重なり合わないことを特徴とする有機発光ダイオード表示装置。

10

【請求項 2】

前記発光デバイスが前記正孔輸送層の前記発光層から離れる側に位置する正孔注入層、及び前記電子輸送層の前記発光層から離れる側に位置する電子注入層をさらに含み、前記正孔注入層と前記正孔輸送層が完全に重なり合い、前記電子注入層と前記電子輸送層が完全に重なり合うことを特徴とする請求項 1 に記載の有機発光ダイオード表示装置。

【請求項 3】

前記発光デバイスが前記正孔注入層の前記発光層から離れる側に位置する陽極、及び前記電子注入層の前記発光層から離れる側に位置する陰極をさらに含むことを特徴とする請求項 2 に記載の有機発光ダイオード表示装置。

20

【請求項 4】

前記正孔輸送層と前記電子輸送層が前記発光層の同じ側に位置する時、前記陽極と前記正孔輸送層が完全に重なり合い、前記陰極と前記電子輸送層が完全に重なり合うことを特徴とする請求項 3 に記載の有機発光ダイオード表示装置。

【請求項 5】

前記正孔輸送層が前記発光層の前記アレイ基板に向かう側に位置し、かつ前記電子輸送層が前記発光層の前記アレイ基板から離れる側に位置する時、前記陽極と前記発光層又は前記正孔注入層が完全に重なり合い、前記陰極と前記電子注入層が完全に重なり合うことを特徴とする請求項 3 に記載の有機発光ダイオード表示装置。

30

【請求項 6】

前記正孔輸送層が前記発光層の前記アレイ基板から離れる側に位置し、かつ前記電子輸送層が前記発光層の前記アレイ基板に向かう側に位置する時、前記陽極と前記正孔注入層が完全に重なり合い、前記陰極と前記電子注入層又は前記発光層が完全に重なり合うことを特徴とする請求項 3 に記載の有機発光ダイオード表示装置。

【請求項 7】

前記発光デバイスは、前記正孔輸送層と前記発光層の間に位置する電子障壁層、及び前記電子輸送層と前記発光層の間に位置する正孔障壁層をさらに含むことを特徴とする請求項 1 ～ 6 の何れかに記載の有機発光ダイオード表示装置。

40

【請求項 8】

前記発光デバイスにカバーする保護層をさらに含むことを特徴とする請求項 7 に記載の有機発光ダイオード表示装置。

【請求項 9】

複数の画素開口領域を含むアレイ基板を形成すること、

前記アレイ基板上の各画素開口領域内に発光デバイスを形成することを含む有機発光ダイオード表示装置の製造方法であって、

前記形成される発光デバイスが正孔輸送層、発光層及び電子輸送層を含み、そのうち、

前記発光層の前記アレイ基板上における垂直投影が前記画素開口領域を限定し、

前記正孔輸送層及び前記電子輸送層がそれぞれ前記発光層の両側に位置し、または前記

50

正孔輸送層及び前記電子輸送層が前記発光層の同じ側に位置し、

前記正孔輸送層の前記アレイ基板上における垂直投影と前記電子輸送層の前記アレイ基板上における垂直投影がともに前記画素開口領域を部分的にカバーし、かつ前記正孔輸送層の前記アレイ基板上における垂直投影と前記電子輸送層の前記アレイ基板上における垂直投影が互いに重なり合わないことを特徴とする有機発光ダイオード表示装置の製造方法。

【請求項 10】

前記正孔輸送層、前記発光層及び前記電子輸送層が精細メタルマスクを用いて前記アレイ基板上に蒸着して形成されることを特徴とする請求項 9 に記載の製造方法。

【発明の詳細な説明】

10

【技術分野】

【0001】

本発明は表示技術分野に関し、特に有機発光ダイオード (Organic Light - Emitting Diode, OLED) 表示装置及びその製造方法に関する。

【背景技術】

【0002】

表示技術の絶えまない発展につれ、OLED 表示装置は軽薄な体積、高対比度、高色域、低電力消耗、フレキシブルディスプレイ実現可能などのメリットにより、すでに次世代表示装置の主流の発展動向になった。

【0003】

20

OLED 表示装置中のアクティブマトリックス有機発光ダイオード表示装置 (Active Matrix Organic Light Emission Display, AMOLED) は応答速度が速く、かつ各寸法表示装置のニーズが満足できるため、多くの企業の注意を引く。AMOLED 表示装置は一般的にアレイ基板及び発光デバイスを含む。そのうち、発光デバイスは主として精細メタルマスクの方式で実現される。当該実現方式はすでに日一日と成熟に向かうため、AMOLED の大量生産が実現するようになった。

【0004】

前記方式で AMOLED を実現する過程において、蒸着方式で OLED 材料を予定工程に従って低温多結晶 Si バックプレーンに蒸着してから、精細メタルマスク上の図形により、構図工程を行い、発光デバイスを形成する。図 1 に示されるように、AMOLED 表示装置の構造は一般的に、アレイ基板 101、陽極 102、正孔注入層 103、正孔輸送層 104、発光層 105、電子輸送層 106、電子注入層 107 及び陰極 108 を含む。

30

【0005】

前記発光デバイスがトップエミッティング型であるのを例とすると、発光する時に発光層が発出する光線はそれぞれ上に発射、及び下に発射される。上に発射される光線は電子輸送層、電子注入層及び陰極を経て輸送される必要があり、下に発射される光線は正孔輸送層及び正孔注入層を経て、陽極に輸送されてから、陽極に上に発射されるように反射される必要があり、反射された光線は正孔注入層、正孔輸送層、発光層、電子輸送層、電子注入層及び陰極を経てしか輸送されない。全発光過程で、光線が前記各膜層に輸送される時、光導波路効果のため、部分的に吸収・散乱され、光線が発光層を経て発光デバイスの外部に輸送される場合、通る必要がある膜層が多い。従って、発光デバイスが発出する光線の損失量が大きく、発光デバイスの外部量子効率が低くなるため、さらに AMOLED の光抽出効率が低くなる。

40

【発明の概要】

【課題を解決するための手段】

【0006】

本発明は OLED 表示装置及びその製造方法を提供することにより、発光デバイスの外部量子効率を向上し、さらに OLED 表示装置の光抽出効率を向上する。

【0007】

50

前記目的を達成するために、本発明は以下の技術案を用いる。

【0008】

複数の画素開口領域を含むアレイ基板、前記アレイ基板上に位置し、かつ前記各画素開口領域内に位置する発光デバイスを含む有機発光ダイオード表示装置であって、前記発光デバイスが正孔輸送層、発光層及び電子輸送層を含み、そのうち、前記発光層の前記アレイ基板上における垂直投影が前記画素開口領域を限定し、前記正孔輸送層及び前記電子輸送層がそれぞれ前記発光層の両側に位置し、または前記正孔輸送層及び前記電子輸送層が前記発光層の同じ側に位置し、前記正孔輸送層の前記アレイ基板上における垂直投影及び前記電子輸送層の前記アレイ基板上における垂直投影がともに前記画素開口領域を部分的にカバーし、かつ前記正孔輸送層の前記アレイ基板上における垂直投影及び前記電子輸送層の前記アレイ基板上における垂直投影が互いに重なり合わない、有機発光ダイオード表示装置。

10

【0009】

好ましくは、前記発光デバイスは、前記正孔輸送層の前記発光層から離れる側に位置する正孔注入層、及び前記電子輸送層の前記発光層から離れる側に位置する電子注入層をさらに含み、前記正孔注入層と前記正孔輸送層は完全に重なり合い、前記電子注入層と前記電子輸送層は完全に重なり合う。

【0010】

好ましくは、前記発光デバイスは、前記正孔注入層の前記発光層から離れる側に位置する陽極、及び前記電子注入層の前記発光層から離れる側に位置する陰極をさらに含む。

20

【0011】

好ましくは、前記正孔輸送層と前記電子輸送層が前記発光層の同じ側に位置する時、前記陽極と前記正孔輸送層は完全に重なり合い、前記陰極と前記電子輸送層は完全に重なり合う。

【0012】

好ましくは、前記正孔輸送層が前記発光層の前記アレイ基板に向かう側に位置し、かつ前記電子輸送層が前記発光層の前記アレイ基板から離れる側に位置する時、前記陽極と前記発光層又は前記正孔注入層は完全に重なり合い、前記陰極と前記電子注入層は完全に重なり合う。

【0013】

好ましくは、前記正孔輸送層が前記発光層の前記アレイ基板から離れる側に位置し、かつ前記電子輸送層が前記発光層の前記アレイ基板に向かう側に位置する時、前記陽極と前記正孔注入層は完全に重なり合い、前記陰極と前記電子注入層又は前記発光層は完全に重なり合う。

30

【0014】

好ましくは、前記発光デバイスは、前記正孔輸送層と前記発光層の間に位置する電子障壁層、及び前記電子輸送層と前記発光層の間に位置する正孔障壁層をさらに含む。

【0015】

好ましくは、前記発光デバイスは、前記発光デバイスにカバーする保護層をさらに含む。

40

【0016】

本発明はOLED表示装置の製造方法をさらに提供する。複数の画素開口領域を含むアレイ基板を形成すること、前記アレイ基板上の各画素開口領域内に、正孔輸送層、発光層及び電子輸送層を含む発光デバイスを形成することを含む方法であって、前記発光層の前記アレイ基板上における垂直投影が前記画素開口領域を限定し、前記正孔輸送層及び前記電子輸送層がそれぞれ前記発光層の両側に位置し、または前記正孔輸送層と前記電子輸送層が前記発光層の同じ側に位置し、前記正孔輸送層の前記アレイ基板上における垂直投影及び前記電子輸送層の前記アレイ基板上における垂直投影がともに前記画素開口領域を部分的にカバーし、かつ前記正孔輸送層の前記アレイ基板上における垂直投影及び前記電子輸送層の前記アレイ基板上における垂直投影が互いに重なり合わない、OLED表示装置

50

の製造方法。

【 0 0 1 7 】

好ましくは、前記正孔輸送層、前記発光層及び前記電子輸送層は精細メタルマスクを用いて前記アレイ基板上に蒸着して形成される。

【 0 0 1 8 】

本発明が提供する O L E D 表示装置及びその製造方法によれば、発光デバイスの発光層の前記アレイ基板上における垂直投影が画素開口領域を限定し、正孔輸送層のアレイ基板上における垂直投影及び電子輸送層のアレイ基板上における垂直投影がともに画素開口領域を部分的にカバーし、かつ前記 2 つの垂直投影が互いに重なり合わない。発射方向では、発光デバイスの各領域の膜層数が何れも少なくなるため、発光層の複合による光線が発射方向に沿ってデバイス外に射出する過程に経る膜層数が少なくなり、膜層が光線への吸収と散乱作用が低減し、光線の損失が減少し、発光デバイスの外部量子効率が向上し、さらに O L E D 表示装置の光抽出効率が向上した。

10

【 0 0 1 9 】

本発明の実施例又は従来技術の技術案をより明瞭に説明するために、以下は実施例又は従来技術の説明に用いる図面を簡単に紹介する。明らかに、以下の図面は本発明の一部の実施例でしかなく、当業者であれば、進歩性のある労働に付することなく、これらの図面に基づき、その他の図面が得られる。

【図面の簡単な説明】

【 0 0 2 0 】

20

【図 1】従来技術の O L E D 表示装置の構造図である。

【図 2】本発明実施例 2 に提供される O L E D 表示装置の発光デバイスの構造図である。

【図 3】本発明実施例 2 に提供される O L E D 表示装置の発光デバイスの他の構造図である。

【図 4】本発明実施例 3 に提供される O L E D 表示装置の発光デバイスの構造図である。

【図 5】本発明実施例 3 に提供される O L E D 表示装置の発光デバイスの他の構造図である。

【発明を実施するための形態】

【 0 0 2 1 】

30

本発明の前記目的、特徴及びメリットをさらに理解しやすくするために、以下では本発明実施例の図面を組み合わせ、本発明実施例の技術案を明瞭、完全に説明する。明らかに、説明した実施例は本発明の実施例の一部だけであり、全部の実施例ではない。本発明の実施例に基づき、当業者が進歩性のある労働に付することなく、得られたその他の全ての実施例は何れも本発明の保護範囲に属する。

【 0 0 2 2 】

実施例 1

本実施例は O L E D 表示装置を提供する。この装置は、複数の画素開口領域を含むアレイ基板、アレイ基板上に位置し、かつ各画素開口領域内に位置する発光デバイスを含む。前記発光デバイスが正孔輸送層、発光層及び電子輸送層を含み、発光層の前記アレイ基板上における垂直投影が画素開口領域を限定し、正孔輸送層及び電子輸送層がそれぞれ発光層の両側に位置し、または正孔輸送層と電子輸送層が発光層の同じ側に位置し、正孔輸送層のアレイ基板上における垂直投影及び電子輸送層のアレイ基板上における垂直投影がともに画素開口領域を部分的にカバーし、かつ正孔輸送層のアレイ基板上における垂直投影及び電子輸送層のアレイ基板上における垂直投影が互いに重なり合わない。

40

【 0 0 2 3 】

本発明の文脈において、「画素開口領域」は発光層の前記アレイ基板上における垂直投影が限定する、前記アレイ基板に平行する平面領域を指す。本発明の各実施例で、「画素開口領域」は、発光層の前記アレイ基板上における垂直投影がカバーするアレイ基板の一部の領域である、と簡略化してもよい。

【 0 0 2 4 】

50

これに応じ、本実施例はＯＬＥＤ表示装置の製造方法をさらに提供する。前記製造方法は、本実施例が提供するＯＬＥＤ表示装置の製造に用いられ、複数の画素開口領域を含むアレイ基板を形成すること、アレイ基板上の各画素開口領域内に前記発光デバイスを形成することを含む。

【００２５】

本実施例に提供されるＯＬＥＤ表示装置及びその製造方法であって、発光デバイスの発光層の前記アレイ基板における垂直投影が画素開口領域を限定し、正孔輸送層のアレイ基板における垂直投影及び電子輸送層のアレイ基板における垂直投影がともに画素開口領域を部分的にカバーし、かつ前記２つの垂直投影が互いに重なり合わなく、発射方向では、発光デバイスの各領域の膜層数が何れも少なくなる。正孔輸送層を通して発光層内に入る正孔と電子輸送層を通して発光層内に入る電子は発光層内で複合され、生じる光線が発射方向に沿ってデバイス外に射出する過程に経る膜層数が少なくなり、膜層が光線への吸収と散乱作用を低減し、輸送過程における光線の損失を減少し、発光デバイスの外部量子効率を向上し、さらにＯＬＥＤ表示装置の光抽出効率を向上した。

10

【００２６】

実施例２

実施例１において提供されるＯＬＥＤ表示装置に基づき、本実施例で提供されるＯＬＥＤ表示装置及びその発光デバイスは、正孔輸送層の発光層から離れる側に位置する正孔注入層、電子輸送層の発光層から離れる側に位置する電子注入層、正孔注入層の発光層から離れる側に位置する陽極、及び電子注入層の発光層から離れる側に位置する陰極をさらに含み、正孔注入層と正孔輸送層が完全に重なり合い、電子注入層と電子輸送層が完全に重なり合う。

20

【００２７】

つまり、発光デバイスは正孔と電子を複合させるための発光層、発光層に正孔を輸送するための正孔ユニット、及び発光層に電子を輸送するための電子ユニットに分けられてもよい。正孔輸送層、正孔注入層及び陽極は正孔ユニットに該当し、電子輸送層、電子注入層及び陰極は電子ユニットに該当する。本発明の実施例には、正孔ユニットに該当する各膜層は常に発光層の同じ側に位置し、電子ユニットに該当する各膜層も常に発光層の同じ側に位置する。

【００２８】

しかし、本発明の実施例では、正孔ユニットと電子ユニットの発光層に対する位置を限定しない。例えば、正孔ユニットと電子ユニットが共に発光層の同じ側、または発光層の両側に位置してもよい。

30

【００２９】

具体的に言えば、図２に示されるように、発光デバイスの正孔輸送層２０４を発光層２０６のアレイ基板２０１に向かう側に位置させ、かつ電子輸送層２０８を発光層２０６のアレイ基板２０１から離れる側に位置させてもよい。陽極２０２と発光層２０６は完全に重なり合い、陰極２０１０と電子注入層２０９は完全に重なり合う。つまり、正孔ユニットに該当する正孔輸送層２０４、正孔注入層２０３及び陽極２０２は発光層２０６の下側に位置し、電子ユニットに該当する電子輸送層２０８、電子注入層２０９及び陰極２０１０は発光層２０６の上側に位置する。しかも、陽極２０２のアレイ基板２０１上における垂直投影は画素開口領域をカバーし、陰極２０１０のアレイ基板２０１上における垂直投影は画素開口領域を部分的にカバーする。

40

【００３０】

さらに具体的に言えば、陽極２０２はアレイ基板２０１の各画素開口領域を完全にカバーする。正孔注入層２０３は画素開口領域の一端に位置し、陽極２０２を部分的にカバーし、即ち、正孔注入層２０３のアレイ基板２０１上における垂直投影は画素開口領域２０６を部分的にカバーする。正孔輸送層２０４は正孔注入層２０３上に位置し、かつ正孔注入層２０３を完全にカバーする。発光層２０６は正孔輸送層２０４及び正孔注入層２０３にカバーされていない陽極２０２をカバーする。電子輸送層２０８は画素開口領域の他端

50

に位置し、発光層 206 を部分的にカバーし、かつ電子輸送層 208 のアレイ基板 201 上における垂直投影と正孔注入層 203 のアレイ基板 201 上における垂直投影は互いに重なり合わない。電子注入層 209 は電子輸送層 208 上に位置し、かつ電子輸送層 208 と完全に重なり合う。陰極 2010 は電子注入層 209 上に位置し、かつ電子注入層 209 と完全に重なり合う。

【0031】

前記発光デバイスの作業原理は下記の通りである。図 2 に示されるように、正孔は陽極 202 から注入され、陽極 202 の最高被占軌道 (Highest Occupied Molecular Orbital, HOMO) エネルギー準位は一般的に発光層 206 の HOMO エネルギー準位より高く、正孔が陽極 202 から発光層 206 に直接に注入 10 されるのが難しい。従って、正孔が画素開口領域の一端に積層される正孔注入層 203 及び正孔輸送層 204 を経て発光層 206 に垂直に入る。電子は陰極 2010 から注入され、電子注入層 209 及び電子輸送層 208 を経る。電子注入層 209 及び電子輸送層 208 は正孔注入層 203 及び正孔輸送層 204 の位置に相対する画素開口領域の他端に積層されるのみであるため、電子は正孔の入る一端に相対する他端から発光層 206 に垂直に入る。発光層 206 内に入る電子と正孔は発光層 206 に対向水平運動し、さらに複合され、励起子を形成する。励起子は励起状態から基底状態に戻る過程に周囲に光線を発出する。これで分かるように、本実施例に提供される表示装置は、正孔ユニットと電子ユニットを発光層 206 の両端に配置することにより、電流の流れる向きを元の垂直流動だけである形態から、垂直流動してから水平運動する形態に変更させる。 20

【0032】

前記 OLED 表示装置がトップエミッティング型であれば、発光層 206 が発出する光線が発射方向に沿って発光デバイス外に輸送される過程で、発光デバイス内では、正孔注入層 203 と電子注入層 209 のアレイ基板 201 上における垂直投影が互いに重なり合わない中間領域で、上に発射される光線は電子輸送層 208、電子注入層 209 及び陰極 2010 を経ることなく外に輸送されることができ、下に発射される光線は陽極 202 に輸送され、陽極 202 に反射され、反射後の光線が発光層 206 を経て外に輸送され、正孔注入層 203、正孔輸送層 204、電子輸送層 208、電子注入層 209 及び陰極 2010 を経る必要はない。これで分かるように、本実施例中の発光層 206 が発出する光線が発光デバイス外に輸送する時に経る必要な膜層数は従来技術よりずいぶん減少し、これ 30 により、膜層の光線に対する吸収と散乱作用を低減し、輸送過程における光線の損失を低減し、発光デバイスの外部量子効率を向上し、さらに OLED 表示装置の光抽出効率を向上した。

【0033】

また、発光デバイスの正孔注入層 203 が位置する一端の領域で、発光層 206 が発出する光線が発射方向に沿って発光デバイス外に輸送される時に電子ユニットの各層を通る必要はない。電子注入層 209 が位置する他端の領域に、発光層 206 が発出する光線が発射方向に沿って発光デバイス外に輸送される時に正孔ユニットの各層を通る必要はない。従って、両端領域の光線が経る必要な膜層数は何れも減少し、発光デバイスの外部量子効率の向上に一定の役割を果たす。 40

【0034】

図 2 に示されるように、前記 OLED 表示装置の発光デバイスは、好ましくは、正孔輸送層 204 と発光層 206 の間に位置する電子障壁層 205、及び電子輸送層 208 と発光層 206 の間に位置する正孔障壁層 207 をさらに含んでもよい。そのうち、電子障壁層 205 は電子が発光層 206 から正孔輸送層 204 及び陽極 202 への輸送をバリアすることに用い、正孔障壁層 207 は正孔が発光層 206 から電子輸送層 208 への輸送をバリアすることに用いる。これにより、発光層 206 内の電子及び正孔の注入のバランスが取れるようになり、電子及び正孔の複合チャンスが大きくなり、発光デバイスの内部量子効率を向上し、さらに OLED 表示装置の光抽出効率を向上する。 50

【0035】

説明すべきところは、構造が異なる発光デバイスは、正孔障壁層及び電子障壁層の構造が異なる。例えば、図2に示されるように、正孔ユニットが発光層206の下側に位置し、電子ユニットが発光層206の上側に位置し、陽極202のアレイ基板201上における垂直投影は発光層206のアレイ基板201上における垂直投影を完全にカバーする場合、電子障壁層205のアレイ基板201上における垂直投影は発光層206のアレイ基板201上における垂直投影を完全にカバーする必要がある。これにより、電子が発光層206から正孔ユニットに入ることが完全に防止する。正孔障壁層207のアレイ基板201上における垂直投影は発光層206のアレイ基板201上における垂直投影を部分的にカバーするだけで（具体的には、正孔障壁層207のアレイ基板201上における垂直投影は電子輸送層208のアレイ基板201上における垂直投影とは完全に重なり合う）、正孔が発光層206から電子ユニットに入ることが完全に防止できる。正孔ユニットが発光層の上側に位置し、電子ユニットが発光層の下側に位置し、陰極のアレイ基板上における垂直投影が発光層のアレイ基板上における垂直投影を完全にカバーする場合、正孔障壁層のアレイ基板上における垂直投影は発光層のアレイ基板上における垂直投影を完全にカバーする必要がある。これにより、正孔が発光層から電子ユニットに入ることが完全に防止する。電子障壁層のアレイ基板上における垂直投影は発光層のアレイ基板上における垂直投影を部分的にカバーするだけで（具体的には、電子障壁層のアレイ基板上における垂直投影は正孔輸送層のアレイ基板上における垂直投影とは完全に重なり合う）、電子が発光層から正孔ユニットに入ることが完全に防止できる。

10

20

【0036】

また、図2に示されるように、本実施例に提供されるOLED表示装置は、好ましくは発光デバイスにカバーする保護層2011をさらに含んでもよい。これにより、発光デバイスが腐食・酸化されないように保護する。

【0037】

本実施例に提供されるOLED表示装置に応じ、本実施例は当該装置の製造方法をさらに提供する。そのうち、発光デバイスの正孔輸送層204、発光層206及び電子輸送層208は、好ましくは精細メタルマスクを用いてアレイ基板201上に蒸着して形成される。

【0038】

図2に示されるOLED表示装置を例とし、その製造方法は具体的に以下の通りである。

30

【0039】

ステップS1：アレイ基板201を製造し、OLED表示装置の制御パネルとする。

【0040】

本ステップで製造されるアレイ基板201は、好ましくは低温多結晶Siバックプレーンであってよく、製造されるアレイ基板201は、好ましくは順次に形成される緩衝層、多結晶Si層、ゲート層、ゲート絶縁層、層間媒体層及びソース・ドレイン電極層を含んでもよい。アレイ基板201は複数の画素（即ち、複数の画素開口領域）を含む。各画素の構造は、好ましくは6つの薄膜トランジスタおよび2つのメモリキャパシタ（即ち、6T2C構造）を含んでもよい。本発明の他の実施例では、1つの画素がその他の画素構造を用いてもよい。例えば、2T1C、5T1C、7T2Cなどが挙げられる。

40

【0041】

ステップS2：アレイ基板201上に発光デバイスの陽極202を形成する。

【0042】

本ステップはアレイ基板201上に陽極材料を沈積し、アレイ基板201上の各画素開口領域を完全にカバーする陽極202を形成することを具体的に含んでもよい。

【0043】

形成しようとする発光デバイスがトップエミッティング型であれば、陽極202の構造は好ましくは酸化インジウムスズ層、銀層、及び酸化インジウムスズ層が順次に積層して形成される薄膜であってよい。銀層の厚さは好ましくは10nmであってよく、銀層の両

50

側の酸化インジウムスズ層の厚さは好ましくは50nmであってよい。そのうち、銀層は陽極に輸送される光線を高効率に反射することに用いられる。

【0044】

底光抽出又は側光抽出などのタイプのOLED表示装置であれば、光抽出タイプに応じて陽極の構造を設けることができる。例えば、底発射型のOLED表示装置は陽極が銀層を含まなくてもよく、同時に発光デバイスのトップに反射層を設ける必要があり、これにより、上に輸送される光線をアレイ基板に向かって反射させる。

【0045】

ステップS3：陽極202に正孔注入層203を形成する。

【0046】

本ステップは基板を高真空蒸着筐体に置き、正孔注入層203デザインを有する精細メタルマスクを用いて陽極202に正孔注入層材料を蒸着し、正孔注入層203の図形を形成し、前記正孔注入層203が陽極202を部分的にカバーすることを具体的に含んでもよい。

【0047】

そのうち、正孔が高効率に注入できることを確保するために、正孔注入層材料として、好ましくは銅フタロシアニン、PEDT（ポリ（3，4-エチレンジオキシチオフェン）ポリ（スチレンスルホナート））、PSS（ポリスチレンスルホン酸ナトリウム）及びTNANA等であってよい。

【0048】

ステップS4：正孔注入層203に正孔輸送層204を形成する。

【0049】

具体的には、基板を高真空蒸着筐体に置き、正孔輸送層204デザインを有する精細メタルマスクを用いて正孔注入層203に正孔輸送層材料を蒸着し、前記正孔輸送層204が正孔注入層203を完全にカバーする。

【0050】

正孔が順調に輸送できることを確保するために、前記正孔輸送層の材料として、好ましくはNPB（N，N'-ジフェニル-N，N'-ビス（1-ナフチル）-1）及びビフェニルジアミン誘導体等であってよい。

【0051】

ステップS5：正孔輸送層204及びカバーされていない陽極202に電子障壁層205を形成する。

【0052】

本ステップは基板を高真空蒸着筐体に置き、電子障壁層205デザインを有する精細メタルマスクを用いて正孔輸送層204及びカバーされていない陽極202に電子障壁層材料を蒸着し、前記電子障壁層205のアレイ基板201上における垂直投影と発光層206のアレイ基板201上における垂直投影が完全に重なり合うことにより、電子障壁層205が電子の発光層206から正孔輸送層204及び陽極202への輸送をバリアでき、正孔の輸送にバリアの役割を果たさないことを確保することを具体的に含んでもよい。

【0053】

ステップS6：電子障壁層205に発光層206を形成する。

【0054】

具体的には、基板を高真空蒸着筐体に置き、発光層206デザインを有する精細メタルマスクを用いて電子障壁層205に発光層材料を蒸着し、前記発光層206が電子障壁層205を完全にカバーする。

【0055】

発光層206の発光色はサブピクセルの色とは同じである。好ましくは、発光層は赤色発光層、緑色発光層または青色発光層であってよい。発光層206は蛍光発光層及びリン光発光層を含んでよい。赤色発光層としては、蛍光発光層材料は、好ましくは類DCJT B誘導体、星状DCB誘導体、複数環芳香族炭化水素化合物及びD-A構造含有非ドーブ

10

20

30

40

50

型赤色蛍光材料などであってよい。緑色発光層としては、蛍光材料は、好ましくはキナクリドン誘導体、クマリン誘導体及び複数環芳香族炭化水素化合物などであってよい。青色発光層としては、蛍光材料は、好ましくはジアリールアントラセン誘導体、スチルベン芳香族誘導体、ピレン誘導体、スピロピフルオレン誘導体、TBP(N-N'-ビス(3-メチルフェニル)-N-N'-ジフェニル-1-1'-ジフェニル-4-4'-ジアミン)、DSA-Ph和IDE-102などであってよい。赤色発光層、緑色発光層及び青色発光層のリン光発光層のリン光発光主体材料は、好ましくはカルバゾール基含有、電子輸送性を有する主発光体材料などであってよく、リン光ドーブ材料は、好ましくは白金錯体、イリジウム錯体、ユウロピウム錯体、オスミウム錯体及びFirpicなどであってよい。

10

【0056】

ステップS7：発光層206に正孔障壁層207を形成する。

【0057】

本ステップは基板を高真空蒸着筐体に置き、正孔障壁層207デザインを有する精細メタルマスクを用いて発光層206に正孔障壁層材料を蒸着し、前記正孔障壁層207が発光層206を部分的にカバーし、かつ形成される正孔障壁層207のアレイ基板201上における垂直投影と正孔注入層203のアレイ基板201上における垂直投影が互いに重なり合わないことを具体的に含んでもよい。

【0058】

そのうち、正孔障壁層207は正孔の発光層206から電子輸送層208への輸送をバリアでき、電子の輸送にバリアの役割を果たさないことを確保するために、正孔障壁層の材料として、好ましくはBCP(ブロック共重合体)等であってよい。

20

【0059】

ステップS8：正孔障壁層207に電子輸送層208を形成する。

【0060】

本ステップは基板を高真空蒸着筐体に置き、電子輸送層208デザインを有する精細メタルマスクを用いて正孔障壁層207に電子輸送層材料を蒸着し、前記電子輸送層208が正孔障壁層207を完全にカバーすることを具体的に含んでもよい。

【0061】

電子が順調に輸送できることを確保するために、前記電子輸送層の材料として、好ましくはキノリン誘導体、フェナジン誘導体、珪素含有複数環化合物、キノキサリン誘導体、フェナントロリン誘導体、または全フッ素化オリゴマー等であってよい。

30

【0062】

ステップS9：電子輸送層208に電子注入層209を形成する。

【0063】

本ステップは基板を高真空蒸着筐体に置き、電子注入層209デザインを有する精細メタルマスクを用いて電子輸送層208に電子注入層材料を蒸着し、前記電子注入層209が電子輸送層208を完全にカバーすることを具体的に含んでもよい。

【0064】

電子が高効率に注入できることを確保するために、電子注入層材料として、好ましくは酸化リチウム、メタホウ酸リチウム、ケイ酸カリウム及び炭酸セシウムなどのアルカリ金属酸化物、アルカリ金属酢酸塩またはアルカリ金属フッ化物等であってよい。

40

【0065】

ステップS10：電子注入層209に陰極2010を形成する。

【0066】

具体的には、基板を高真空蒸着筐体に置き、陰極2010デザインを有する精細メタルマスクを用いて電子注入層209に陰極材料を蒸着し、前記陰極2010が電子注入層209を完全にカバーする。

【0067】

そのうち、陰極材料として、好ましくはアルミニウムリチウム合金またはマグネシウム

50

銀合金であってよい。

【 0 0 6 8 】

ステップ S 1 1 : ステップ S 1 0 で形成される発光デバイスに保護層 2 0 1 1 をカバーする。

【 0 0 6 9 】

本ステップにおいて、全発光デバイスが外界に腐食・酸化されないように保護するために、マスクプレートを開放して保護層 2 0 1 1 を形成することを用いてもよく、前記保護層 2 0 1 1 のアレイ基板 2 0 1 上における垂直投影と発光層 2 0 6 のアレイ基板 2 0 1 上における垂直投影が完全に重なり合う。

【 0 0 7 0 】

説明すべきところは、前記提供した O L E D 表示装置及び製造方法はともに図 2 に示される装置を例として説明するものである。本実施例に提供した表示装置の構造及び製造方法に基づき、当業者は変型によって正孔輸送層が発光層のアレイ基板に向かう側に位置し、かつ電子輸送層が発光層のアレイ基板から離れる側に位置し、陽極と正孔輸送層が完全に重なり合い、陰極と電子輸送層が完全に重なり合う構造を有する O L E D 表示装置が得ることができる。即ち、前記 O L E D 表示装置は陽極及び陰極のアレイ基板上における垂直投影がともに画素開口領域を部分的にカバーし、かつそれぞれ正孔輸送層及び電子輸送層のアレイ基板上における垂直投影と完全に重なり合う。この場合、発光デバイスがトップエミッティング型であれば、アレイ基板と発光デバイスの間に各画素開口領域をカバーする反射層を形成し、発光層が下に発射する光線を反射することに用いる。反射層材料として、好ましくはアルミニウムまたは銀などであってよい。その他の構造は O L E D のタイプに応じて設置できる。これにより、一部の陽極材料及び一部の電子障壁層材料が節約できる。

【 0 0 7 1 】

また、本発明の他の実施例では、O L E D 表示装置の構造は以下のものであってよい。図 3 に示されるように、正孔輸送層 3 0 4 は発光層 3 0 6 のアレイ基板 3 0 1 から離れる側に位置し、かつ電子輸送層 3 0 8 は発光層 3 0 6 のアレイ基板 3 0 1 に向かう側に位置し、陽極 3 0 2 と正孔輸送層 3 0 4 は完全に重なり合い、陰極 3 0 1 0 は発光層 3 0 6 のアレイ基板 3 0 1 上における垂直投影とは完全に重なり合う。即ち、正孔輸送層 3 0 4 、正孔注入層 3 0 3 及び陽極 3 0 2 を含む正孔ユニットは発光層 3 0 6 の上側に位置し、電子輸送層 3 0 8 、電子注入層 3 0 9 及び陰極 3 0 1 0 を含む電子ユニットは発光層 3 0 6 の下側に位置し、かつ陽極 3 0 2 のアレイ基板 2 0 1 上における垂直投影が画素開口領域を部分的にカバーし、陰極 3 0 1 0 の発光層 3 0 6 上における垂直投影が画素開口領域を部分的にカバーする。これは図 2 に示される構造中の電子ユニットと正孔ユニットの位置を交換することに相当する。この場合、発光層 3 0 6 と正孔輸送層 3 0 4 の間に位置する電子障壁層 3 0 5 の発光層 3 0 6 上における垂直投影は発光層 3 0 6 が部分的にカバーでき、かつ電子障壁層 3 0 5 と正孔輸送層 3 0 4 は完全に重なり合う。電子輸送層 3 0 8 と発光層 3 0 6 の間に位置する正孔障壁層 3 0 7 のアレイ基板 3 0 1 上における垂直投影は発光層 3 0 6 のアレイ基板 3 0 1 上における垂直投影が完全にカバーでき、かつ正孔障壁層 3 0 7 と発光層 3 0 6 は完全に重なり合う。保護層 3 0 1 1 は発光デバイスを完全にカバーする。正孔ユニット及び電子ユニットの発光層 3 0 6 上における垂直投影が互いに重なり合わないため、前記 O L E D 表示装置は図 2 に示される装置と同じ有益な効果が達成できる。

【 0 0 7 2 】

実施例 3

正孔輸送層及び電子輸送層は好ましくは発光層の同じ側に位置する場合（即ち、正孔ユニットに該当する正孔輸送層、正孔注入層及び陽極は電子ユニットに該当する電子輸送層、電子注入層及び陰極とは発光層の同じ側に位置できる）、陽極が正孔輸送層と完全に重なり合わされ、陰極が電子輸送層と完全に重なり合わされる（即ち、陽極と陰極の発光層上における垂直投影がともに画素開口領域を部分的にカバーし、かつそれぞれ正孔輸送層

10

20

30

40

50

及び電子輸送層の発光層上における垂直投影と完全に重なり合う)。

【0073】

図4に示されるように、正孔ユニット及び電子ユニットがともに発光層406の下側に位置する時のOLED表示装置を例とし、具体的には、正孔ユニット及び電子ユニットはそれぞれ発光層406の両端に位置し、かつ両者の発光層406上における垂直投影がともに発光層406を部分的にカバーし、即ち、両者は互いに重なり合わない。正孔ユニットにおける陽極402、正孔注入層403、正孔輸送層404及び電子障壁層405は完全に重なり合い、電子ユニットにおける陰極4010、電子注入層409、電子輸送層408及び正孔障壁層407も完全に重なり合う。発光層406は正孔ユニット、電子ユニット及び両者にカバーされていないアレイ基板401の表面をカバーし、保護層4011は発光デバイス上をカバーする。

10

【0074】

前記OLED表示装置について、OLED表示装置の光抽出タイプに応じ、反射光線用反射層の構造及び位置が設計できる。例えば、トップエミッティング型の表示装置は、アレイ基板の形成及び正孔ユニット、電子ユニットの形成の間に各画素開口領域をカバーする反射層を形成する。従来技術に比べ、本実施例に提供されるOLED表示装置の発光層406が生じる光線は発射方向に沿ってデバイス外に射出する過程に経る必要な膜層数が少なくなり、輸送過程における光線の損失が減少し、さらに光抽出効率が向上した。

【0075】

図5に示されるように、本実施例は、正孔輸送層504、正孔注入層503、陽極502を含む正孔ユニット、及び電子輸送層508、電子注入層509、陰極5010を含む電子ユニットがともに発光層506の上側に位置するOLED表示装置も提供する。正孔ユニットの各層が完全に重なり合い、電子ユニットの各層も完全に重なり合う。この場合、発光層506は各画素開口領域をカバーする。電子障壁層505は発光層506と正孔輸送層504の間に位置し、正孔輸送層504と完全に重なり合い、かつ発光層506上における垂直投影が発光層506のアレイ基板501上における垂直投影を部分的にカバーする。正孔障壁層507は電子輸送層508と発光層506の間に位置し、電子輸送層508と完全に重なり合い、かつアレイ基板501上における垂直投影が発光層506のアレイ基板501上における垂直投影を部分的にカバーする。保護層5011は発光デバイス上にカバーする。従来技術に比べ、前記表示装置の発光層506が生じる光線は発射方向に沿ってデバイス外に射出する過程に経る必要な膜層数が少なくなり、輸送過程における光線の損失が減少し、さらに光抽出効率が向上した。

20

30

【0076】

以上は本発明の発明を実施するための最良の形態だけであり、本発明の保護範囲はこれに限らない。何れの本技術分野に熟知する技術者が本発明の開示の技術範囲内に容易に想到可能な変化または代替は、本発明の保護範囲内に含まれるべきである。従って、本発明の保護範囲は記載の請求項の保護範囲を規準とする。

【符号の説明】

【0077】

- 101 アレイ基板
- 102 陽極
- 103 正孔注入層
- 104 正孔輸送層
- 105 発光層
- 106 電子輸送層
- 107 電子注入層
- 108 陰極
- 201 アレイ基板
- 202 陽極
- 203 正孔注入層

40

50

2 0 4	正孔輸送層	
2 0 5	電子障壁層	
2 0 6	発光層	
2 0 7	正孔障壁層	
2 0 8	電子輸送層	
2 0 9	電子注入層	
2 0 1 0	陰極	
2 0 1 1	保護層	
3 0 1	アレイ基板	
3 0 2	陽極	10
3 0 3	正孔注入層	
3 0 4	正孔輸送層	
3 0 5	電子障壁層	
3 0 6	発光層	
3 0 7	正孔障壁層	
3 0 8	電子輸送層	
3 0 9	電子注入層	
3 0 1 0	陰極	
3 0 1 1	保護層	
4 0 1	アレイ基板	20
4 0 2	陽極	
4 0 3	正孔注入層	
4 0 4	正孔輸送層	
4 0 5	電子障壁層	
4 0 6	発光層	
4 0 7	正孔障壁層	
4 0 8	電子輸送層	
4 0 9	電子注入層	
4 0 1 0	陰極	
4 0 1 1	保護層	30
5 0 1	アレイ基板	
5 0 2	陽極	
5 0 3	正孔注入層	
5 0 4	正孔輸送層	
5 0 5	電子障壁層	
5 0 6	発光層	
5 0 7	正孔障壁層	
5 0 8	電子輸送層	
5 0 9	電子注入層	
5 0 1 0	陰極	40
5 0 1 1	保護層	

【 図 1 】

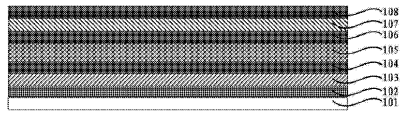


图 1

【 図 2 】

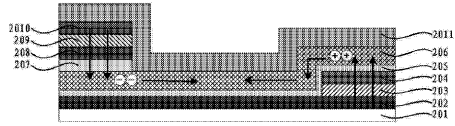


图 2

【 図 3 】

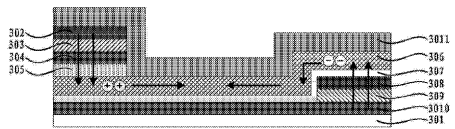


图 3

【 図 4 】

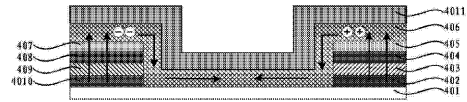


图 4

【 図 5 】

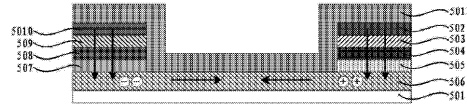


图 5

【 国 際 調 査 報 告 】

INTERNATIONAL SEARCH REPORT		International application No. PCT/CN2014/092767		
A. CLASSIFICATION OF SUBJECT MATTER				
H01L 51/50 (2006.01) i; H01L 51/56 (2006.01) i; H01L 27/32 (2006.01) i; H01L 51/52 (2006.01) n According to International Patent Classification (IPC) or to both national classification and IPC				
B. FIELDS SEARCHED				
Minimum documentation searched (classification system followed by classification symbols) H01L				
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched				
Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) CNKI, CNABS, TWABS, VEN, EPODOC, DWPI, IEEE: cover, transport?, inject?, light, emit?, hole, electron, diode, display, oled, anode, cathode				
C. DOCUMENTS CONSIDERED TO BE RELEVANT				
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.		
A	CN 101855742 A (MATSUSHITA ELECTRIC IND CO LTD) 06 October 2010 (06.10.2010) paragraphs [0058]-[0192], figures 1-10E	1-10		
A	US 2011175067 A1 (SUGI et al.) 21 July 2011 (21.07.2011) paragraphs [0001]-[0069], figures 1-7	1-10		
A	CN 102629667 A (UNIV SHANGHAI) 08 August 2012 (08.08.2012) paragraphs [0001]-[0072], figures 1-4	1-10		
☐ Further documents are listed in the continuation of Box C. ☒ See patent family annex.				
<table border="0"> <tr> <td style="vertical-align: top;"> * Special categories of cited documents: “A” document defining the general state of the art which is not considered to be of particular relevance “E” earlier application or patent but published on or after the international filing date “L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) “O” document referring to an oral disclosure, use, exhibition or other means “P” document published prior to the international filing date but later than the priority date claimed </td> <td style="vertical-align: top;"> “T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention “X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone “Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art “&” document member of the same patent family </td> </tr> </table>			* Special categories of cited documents: “A” document defining the general state of the art which is not considered to be of particular relevance “E” earlier application or patent but published on or after the international filing date “L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) “O” document referring to an oral disclosure, use, exhibition or other means “P” document published prior to the international filing date but later than the priority date claimed	“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention “X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone “Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art “&” document member of the same patent family
* Special categories of cited documents: “A” document defining the general state of the art which is not considered to be of particular relevance “E” earlier application or patent but published on or after the international filing date “L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) “O” document referring to an oral disclosure, use, exhibition or other means “P” document published prior to the international filing date but later than the priority date claimed	“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention “X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone “Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art “&” document member of the same patent family			
Date of the actual completion of the international search 05 May 2015		Date of mailing of the international search report 13 May 2015		
Name and mailing address of the ISA State Intellectual Property Office of the P. R. China No. 6, Xitucheng Road, Jimenqiao Haidian District, Beijing 100088, China Facsimile No. (86-10) 62019451		Authorized officer LI, Xiaoming Telephone No. (86-10) 62089263		

INTERNATIONAL SEARCH REPORT
Information on patent family members

International application No.
PCT/CN2014/092767

Patent Documents referred in the Report	Publication Date	Patent Family	Publication Date
CN 101855742 A	06 October 2010	JP 4410313 B2	03 February 2010
		JP 2010021162 A	28 January 2010
		EP 2221899 A1	25 August 2010
		US 8310152 B2	13 November 2012
		KR 101172794 B1	09 August 2012
		EP 2221899 A4	23 November 2011
		WO 2009075075 A1	18 June 2009
		CN 101855742 B	28 December 2011
		US 2010252857 A1	07 October 2010
		JP 4456661 B2	28 April 2010
		KR 20100087187 A	03 August 2010
		EP 2221899 B1	22 May 2013
US 2011175067 A1	21 July 2011	JP 2011146598 A	28 July 2011
CN 102629667 A	08 August 2012	None	

国际检索报告

国际申请号

PCT/CN2014/092767

A. 主题的分类		
H01L 51/50(2006.01)i; H01L 51/56(2006.01)i; H01L 27/32(2006.01)i; H01L 51/52(2006.01)n		
按照国际专利分类(IPC)或者同时按照国家分类和IPC两种分类		
B. 检索领域		
检索的最低限度文献(标明分类系统和分类号)		
H01L		
包含在检索领域中的除最低限度文献以外的检索文献		
在国际检索时查阅的电子数据库(数据库的名称, 和使用的检索词(如使用))		
CNKI, CNABS, TWABS, VEN, EPODOC, DWPI, IEEE: 覆盖, 重叠, 传输, 发光, 空穴, 电子, 二极管, 显示, oled, 阳极, 阴极, cover, transport?, inject?, light, emit?, hole, electron, diode, display, oled, anode, cathode		
C. 相关文件		
类 型*	引用文件, 必要时, 指明相关段落	相关的权利要求
A	CN 101855742 A (松下电器产业株式会社) 2010年 10月 6日 (2010-10-06) 说明书第[0058]段至第[0192]段, 图1至图10E	1-10
A	US 2011175067 A1 (SUGI 等) 2011年 7月 21日 (2011-07-21) 说明书第[0001]段至第[0069]段, 图1至图7	1-10
A	CN 102629667 A (上海大学) 2012年 8月 8日 (2012-08-08) 说明书第[0001]段至第[0072]段, 图1至图4	1-10
☐ 其余文件在C栏的续页中列出。 ☒ 见同族专利附件。		
* 引用文件的具体类型: “A” 认为不特别相关的表示了现有技术一般状态的文件 “E” 在国际申请日的当天或之后公布的在先申请或专利 “L” 可能对优先权要求构成怀疑的文件, 或为确定另一篇引用文件的公布日而引用的或者因其他特殊理由而引用的文件(如具体说明的) “O” 涉及口头公开、使用、展览或其他方式公开的文件 “P” 公布日先于国际申请日但迟于所要求的优先权日的文件 “T” 在申请日或优先权日之后公布, 与申请不相抵触, 但为了理解发明之理论或原理的在后文件 “X” 特别相关的文件, 单独考虑该文件, 认定要求保护的发明不是新颖的或不具有创造性 “Y” 特别相关的文件, 当该文件与另一篇或者多篇该类文件结合并且这种结合对于本领域技术人员为显而易见时, 要求保护的发明不具有创造性 “&” 同族专利的文件		
国际检索实际完成的日期		国际检索报告邮寄日期
2015年 5月 5日		2015年 5月 13日
ISA/CN的名称和邮寄地址		受权官员
中华人民共和国国家知识产权局(ISA/CN) 北京市海淀区蓟门桥西土城路6号 100088 中国		李晓明
传真号 (86-10)62019451		电话号码 (86-10)62089263

表 PCT/ISA/210 (第2页) (2009年7月)

国际检索报告
关于同族专利的信息

国际申请号

PCT/CN2014/092767

检索报告引用的专利文件			公布日 (年/月/日)	同族专利			公布日 (年/月/日)
CN	101855742	A	2010年 10月 6日	JP	4410313	B2	2010年 2月 3日
				JP	2010021162	A	2010年 1月 28日
				EP	2221899	A1	2010年 8月 26日
				US	8310152	B2	2012年 11月 13日
				KR	101172794	B1	2012年 8月 9日
				EP	2221899	A4	2011年 11月 23日
				WO	2009075075	A1	2009年 6月 18日
				CN	101855742	B	2011年 12月 28日
				US	2010252857	A1	2010年 10月 7日
				JP	4456661	B2	2010年 4月 28日
				KR	20100087187	A	2010年 8月 3日
				EP	2221899	B1	2013年 5月 22日
US	2011175067	A1	2011年 7月 21日	JP	2011146598	A	2011年 7月 28日
CN	102629667	A	2012年 8月 8日	无			

表 PCT/ISA/210 (同族专利附件) (2009年7月)

フロントページの続き

(51) Int.Cl.	F I		テーマコード (参考)	
G 0 9 F 9/30 (2006.01)	H 0 5 B	33/10		
G 0 9 F 9/00 (2006.01)	H 0 1 L	27/32		
	G 0 9 F	9/30	3 6 5	
	G 0 9 F	9/00	3 0 2	
	G 0 9 F	9/00	3 3 8	

(81) 指定国 AP(BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, RU, TJ, TM), EP(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US

(74) 代理人 100108453
弁理士 村山 靖彦

(74) 代理人 100110364
弁理士 実広 信哉

(72) 発明者 ▲張▼ 金中
中華人民共和国 1 0 0 1 7 6 北京市▲經▼▲濟▼技▲術▼▲開▼▲發▼区地▲澤▼路 9 号

F ターム (参考) 3K107 AA01 AA02 BB01 CC04 CC05 CC45 DD06 DD25 DD30 DD72
DD75 EE03 EE61 FF15 GG04 GG33
5C094 AA10 BA27 CA19
5G435 AA03 BB05 CC09 KK05

专利名称(译)	有机发光二极管显示装置及其制造方法		
公开(公告)号	JP2017535083A	公开(公告)日	2017-11-24
申请号	JP2017531930	申请日	2014-12-02
[标]申请(专利权)人(译)	京东方科技集团股份有限公司		
申请(专利权)人(译)	京东方科技集团股▲ふん▼有限公司 鄂尔多斯市源盛光▲電▼有限▲責▼任公司		
发明人	▲張▼ 金中		
IPC分类号	H01L51/50 H05B33/12 H05B33/26 H05B33/10 H01L27/32 G09F9/30 G09F9/00		
FI分类号	H05B33/14.A H05B33/12.B H05B33/22.B H05B33/22.D H05B33/26.Z H05B33/10 H01L27/32 G09F9/30.365 G09F9/00.302 G09F9/00.338		
F-TERM分类号	3K107/AA01 3K107/AA02 3K107/BB01 3K107/CC04 3K107/CC05 3K107/CC45 3K107/DD06 3K107/DD25 3K107/DD30 3K107/DD72 3K107/DD75 3K107/EE03 3K107/EE61 3K107/FF15 3K107/GG04 3K107/GG33 5C094/AA10 5C094/BA27 5C094/CA19 5G435/AA03 5G435/BB05 5G435/CC09 5G435/KK05		
代理人(译)	村山彦		
优先权	201410453471.8 2014-09-05 CN		
其他公开文献	JP2017535083A5 JP6567670B2		
外部链接	Espacenet		

摘要(译)

本发明的实施方式提供了一种有机发光二极管显示装置及其制造方法。该显示装置包括：阵列基板，其包括多个像素开口区域；发光装置，其位于阵列基板上并且在每个像素开口区域之内；并且发光装置包括空穴传输层，发光层和电子传输层。其中，发光层在阵列基板上的垂直投影限定了像素开口区域，空穴传输层和电子传输层位于发光层的两侧，或者空穴传输层和电子传输层发光。位于该层的同一侧上的空穴传输层在阵列基板上的垂直投影和电子传输层在阵列基板上的垂直投影都部分覆盖像素孔区域并且彼此不重叠。该显示装置及其制造方法可以减少将光线传输到发光装置的外部所需的膜层的数量，减少由于膜层的吸收和散射引起的光损失，以及发光装置的外部量子效率。并且可以进一步提高显示装置的发光效率。

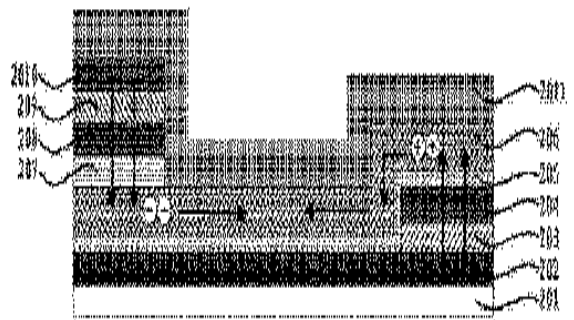


图 2 / Fig. 2