

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第5253311号
(P5253311)

(45) 発行日 平成25年7月31日 (2013. 7. 31)

(24) 登録日 平成25年4月26日 (2013. 4. 26)

(51) Int. Cl.	F I
G09G 3/30 (2006.01)	G09G 3/30 J
G09G 3/20 (2006.01)	G09G 3/20 624B
H01L 51/50 (2006.01)	G09G 3/20 612E
H05B 33/08 (2006.01)	G09G 3/20 611E
H05B 33/12 (2006.01)	G09G 3/20 611A
請求項の数 14 (全 10 頁) 最終頁に続く	

(21) 出願番号	特願2009-161091 (P2009-161091)	(73) 特許権者	512187343
(22) 出願日	平成21年7月7日 (2009. 7. 7)		三星ディスプレイ株式会社
(65) 公開番号	特開2010-20305 (P2010-20305A)		Samsung Display Co., Ltd.
(43) 公開日	平成22年1月28日 (2010. 1. 28)		大韓民国京畿道龍仁市器興区三星二路95
審査請求日	平成21年7月7日 (2009. 7. 7)		95, Samsung 2 Ro, Giheung-Gu, Yongin-City, Gyeonggi-Do, Korea
(31) 優先権主張番号	61/079, 018	(74) 代理人	100146835
(32) 優先日	平成20年7月8日 (2008. 7. 8)		弁理士 佐伯 義文
(33) 優先権主張国	米国 (US)	(74) 代理人	100089037
(31) 優先権主張番号	12/495, 729		弁理士 渡邊 隆
(32) 優先日	平成21年6月30日 (2009. 6. 30)	(72) 発明者	金 陽完
(33) 優先権主張国	米国 (US)		大韓民国京畿道龍仁市器興区農書洞山24
前置審査			最終頁に続く

(54) 【発明の名称】 画素及びこれを用いた有機電界発光表示装置

(57) 【特許請求の範囲】

【請求項 1】

データ信号が供給されるデータ線、走査信号が供給される走査線、発光制御信号が供給される発光制御線、第1電源、及び基準電源に接続される画素回路と、前記画素回路と第2電源との間に接続される有機発光ダイオードとを備える画素であって、

前記データ線と第1ノードとの間に接続され、ゲート電極が前記走査線に接続される第1トランジスタと、

前記基準電源と第2ノードとの間に接続され、ゲート電極が前記走査線に接続される第3トランジスタと、

前記第1ノードと前記第2ノードとの間に接続されるストレージキャパシタと、

前記第1電源と前記有機発光ダイオードとの間に接続され、ゲート電極が前記第2ノードに接続される第2トランジスタと、

前記第1電源と前記第1ノードとの間に接続され、ゲート電極が前記発光制御線に接続される第4トランジスタとを備え、

前記データ信号は、前記基準電源と同一または高い電圧に設定され、前記第1電源より低い電圧に設定され、

前記第2ノードは、前記第4トランジスタがターンオンされたとき、フローティング状態に設定されることを特徴とする画素。

【請求項 2】

前記第1トランジスタは、前記走査信号に対応して前記データ信号を前記第1ノードに

10

20

伝達し、前記第3トランジスタは、前記走査信号に対応して前記基準電源を前記第2ノードに伝達し、前記ストレージキャパシタは、前記データ信号と前記基準電源との差に対応する電圧を充電し、前記第4トランジスタは、前記発光制御信号に対応して前記第1電源を前記第1ノードに供給することを特徴とする請求項1に記載の画素。

【請求項3】

前記ストレージキャパシタに充電される電圧は、前記第1電源とは無関係に決定されることを特徴とする請求項1に記載の画素。

【請求項4】

前記第1トランジスタ及び第3トランジスタは同時にターンオンされ、前記第4トランジスタは、前記第1トランジスタ及び第3トランジスタがターンオンされたとき、ターンオフ状態に設定されることを特徴とする請求項1に記載の画素。

10

【請求項5】

前記有機発光ダイオードは、赤色、緑色、及び青色のうちのいずれかの光を生成し、前記第2トランジスタから供給される電流量に対応して輝度が制御されることを特徴とする請求項1に記載の画素。

【請求項6】

データ信号と基準電源との差に対応するデータ電圧をストレージキャパシタに充電するステップと、

駆動トランジスタの第1電極に第1電源の電圧を供給するステップと、

前記データ電圧及び前記第1電源に対応する駆動電圧を前記駆動トランジスタのゲート電極に供給するステップと、

20

前記駆動トランジスタの第2電極に接続された有機発光ダイオードに前記駆動電圧に対応する電流を供給するステップとを含み、

前記データ信号は、前記基準電源と同一または高い電圧に設定され、前記第1電源より低い電圧に設定され、

前記第1電源は、発光制御信号により制御される第4トランジスタがターンオンされたとき、前記第1ノードに供給され、

前記第2ノードは、前記第4トランジスタがターンオンされたとき、フローティング状態に設定されることを特徴とする有機電界発光表示装置の駆動方法。

【請求項7】

30

前記データ信号は、走査信号が供給されたとき、第1トランジスタを経由して第1ノードに供給され、前記基準電源は、前記走査信号が供給されたとき、第3トランジスタを経由して第2ノードに供給されることを特徴とする請求項6に記載の有機電界発光表示装置の駆動方法。

【請求項8】

前記第1トランジスタ及び第3トランジスタは、同時にターンオン及びターンオフされることを特徴とする請求項7に記載の有機電界発光表示装置の駆動方法。

【請求項9】

前記ストレージキャパシタに電圧が充電される期間において、前記第4トランジスタはターンオフされることを特徴とする請求項6に記載の有機電界発光表示装置の駆動方法。

40

【請求項10】

データ信号が供給される複数のデータ線と、

走査信号が供給される複数の走査線と、

発光制御信号が供給される複数の発光制御線と、

前記データ線、走査線、及び発光制御線によって区画された領域に位置する複数の画素とを備え、

前記画素の各々は、

前記走査信号に対応して前記データ信号を 前記画素に供給するための第1トランジスタと、

前記走査信号に対応して基準電源を前記画素に供給するための第3トランジスタと、

50

前記データ信号と前記基準電源との差に該当するデータ電圧を充電するためのストレージキャパシタと、

前記発光制御信号に対応して前記ストレージキャパシタの第1端子に第1電源を供給するための第4トランジスタと、

自身のゲート電極に印加された電圧に対応する電流を供給するための第2トランジスタと、

前記第2トランジスタから供給される電流に対応して光を生成する有機発光ダイオードとを備え、

前記ストレージキャパシタの第1端子に前記第1電源が供給されたとき、前記ストレージキャパシタの第2端子には前記データ電圧及び第1電源に対応する電圧が印加され、

前記データ信号は、前記基準電源と同一または高い電圧に設定され、前記第1電源より低い電圧に設定され、

前記第4トランジスタがターンオンされたとき、前記ストレージキャパシタの第2端子は、フローティング状態に設定されることを特徴とする有機電界発光表示装置。

【請求項11】

前記基準電源は、前記複数の画素の各々において略同一の電圧に設定されることを特徴とする請求項10に記載の有機電界発光表示装置。

【請求項12】

前記第1トランジスタ及び第3トランジスタは、同時にターンオン及びターンオフされることを特徴とする請求項10に記載の有機電界発光表示装置。

【請求項13】

前記第4トランジスタは、前記第1トランジスタ及び第3トランジスタがターンオンされたとき、ターンオフ状態に設定されることを特徴とする請求項12に記載の有機電界発光表示装置。

【請求項14】

複数の画素、前記画素にデータ信号を伝達するためのデータライン、前記画素に走査信号を伝達するための走査線、前記画素に発光制御信号を伝達するための発光制御線、前記画素の各々に接続される第1電源、第2電源、及び基準電源を備える有機電界発光表示装置であって、

前記画素の各々は、

前記走査信号に対応して前記データ信号と前記基準電源との差に該当する電圧を充電するストレージキャパシタを備える画素回路と、

前記画素回路と前記第2電源との間に接続される有機発光ダイオードとを備え、

前記ストレージキャパシタの第1端子が前記第1電源に接続されたとき、前記ストレージキャパシタの第2端子は、フローティング状態に設定され、

前記データ信号は、前記基準電源と同一または高い電圧に設定され、前記第1電源より低い電圧に設定されることを特徴とする有機電界発光表示装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、画素及びこれを用いた有機電界発光表示装置に関し、特に、第1電源の電圧降下及び電圧リップル（ripple）にかかわらず、所望の画質の映像を表示することのできる画素及びこれを用いた有機電界発光表示装置に関する。

【背景技術】

【0002】

近年、陰極線管（Cathode Ray Tube）の短所である重量及び体積を減らすことが可能な各種平板表示装置が開発されている。平板表示装置には、液晶表示装置（Liquid Crystal Display）、電界放出表示装置（Field Emission Display）、プラズマ表示パネル（Plasma Display Panel）、及び有機電界発光表示装置（Organic Light Emi

10

20

30

40

50

t t i n g D i s p l a y) などがある。

【0003】

平板表示装置のうち、有機電界発光表示装置は、電子と正孔との再結合により光を発生する有機発光ダイオードを用いて映像を表示する。このような有機電界発光表示装置は、速い応答速度を有し、かつ、低消費電力で駆動されるという長所がある。

【0004】

一般に、有機電界発光表示装置の画素は、ストレージキャパシタに第1電源及びデータ信号の差に対応する電圧を充電し、充電された電圧に対応する電流を有機発光ダイオードに供給しながら所定の映像を表示する。ここで、第1電源は、画素に電流を供給する電圧であり、電圧降下が比較的大きいという問題がある。したがって、第1電源の電圧降下により、ストレージキャパシタには所望の電圧が充電されず、これにより、所望の画質の映像を表示できないという問題が発生する。

10

【先行技術文献】

【特許文献】

【0005】

【特許文献1】大韓民国特許公開第2008-0000468号

【特許文献2】大韓民国特許公開第2005-0109163号

【発明の概要】

【発明が解決しようとする課題】

【0006】

20

そこで、本発明の目的は、第1電源の電圧降下及び電圧リップルにかかわらず所望の画質の映像を表示することのできる画素及びこれを用いた有機電界発光表示装置を提供することである。

【課題を解決するための手段】

【0007】

本発明の実施例による画素は、データ信号が供給されるデータ線、走査信号が供給される走査線、発光制御信号が供給される発光制御線、第1電源、及び基準電源に接続される画素回路と、前記画素回路と第2電源との間に接続される有機発光ダイオードとを備える画素であって、前記データ線と第1ノードとの間に接続され、ゲート電極が前記走査線に接続される第1トランジスタと、前記基準電源と第2ノードとの間に接続され、ゲート電極が前記走査線に接続される第3トランジスタと、前記第1ノードと前記第2ノードとの間に接続されるストレージキャパシタと、前記第1電源と前記有機発光ダイオードとの間に接続され、ゲート電極が前記第2ノードに接続される第2トランジスタと、前記第1電源と前記第1ノードとの間に接続され、ゲート電極が前記発光制御線に接続される第4トランジスタとを備える。

30

【0008】

本発明の実施例による有機電界発光表示装置の駆動方法は、データ信号と基準電源との差に対応するデータ電圧をストレージキャパシタに充電するステップと、駆動トランジスタの第1電極に第1電源の電圧を供給するステップと、前記データ電圧及び前記第1電源に対応する駆動電圧を前記駆動トランジスタのゲート電極に供給するステップと、前記駆動トランジスタの第2電極に接続された有機発光ダイオードに前記駆動電圧に対応する電流を供給するステップとを含む。

40

【0009】

本発明の実施例による有機電界発光表示装置は、データ信号が供給される複数のデータ線と、走査信号が供給される複数の走査線と、発光制御信号が供給される複数の発光制御線と、前記データ線、走査線、及び発光制御線によって区画された領域に位置する複数の画素とを備え、前記画素の各々は、前記走査信号に対応して前記データ信号を前記画素に供給するための第1トランジスタと、前記走査信号に対応して基準電源を前記画素に供給するための第3トランジスタと、前記データ信号と前記基準電源との差に該当するデータ電圧を充電するためのストレージキャパシタと、前記発光制御信号に対応して前記ストレ

50

ージキャパシタの第1端子に第1電源を供給するための第4トランジスタと、自身のゲート電極に印加された電圧に対応する電流を供給するための第2トランジスタと、前記第2トランジスタから供給される電流に対応して光を生成する有機発光ダイオードとを備え、前記ストレージキャパシタの第1端子に前記第1電源が供給されたとき、前記ストレージキャパシタの第2端子には前記データ電圧及び第1電源に対応する電圧が印加される。

【0010】

本発明の他の実施例による有機電界発光表示装置は、前記走査信号に対応して前記データ信号と前記基準電源との差に該当する電圧を充電するストレージキャパシタを備える画素回路と、前記画素回路と前記第2電源との間に接続される有機発光ダイオードとを備え、前記ストレージキャパシタの第1端子が前記第1電源に接続されたとき、前記ストレージキャパシタの第2端子は、フローティング状態に設定される。

10

【発明の効果】

【0011】

このような本発明の実施例による画素及びこれを用いた有機電界発光表示装置によれば、基準電圧とデータ信号とを用いてストレージキャパシタを所望の電圧に充電することができる。また、第1電源の電圧降下が補償されるように駆動トランジスタのゲート電極の電圧が制御されるため、所望の画質の映像を表示することができる。また、ストレージキャパシタの第1端子が第1電源に接続され、ストレージキャパシタの第2端子が駆動トランジスタのゲート電極に接続されるため、第1電源のリップルにかかわらず所望の画質の映像を表示することができる。

20

【図面の簡単な説明】

【0012】

【図1】本発明の実施例による有機電界発光表示装置を示す図である。

【図2】図1における画素の実施例を示す図である。

【図3】図2における画素の駆動方法を示すタイミング図である。

【発明を実施するための形態】

【0013】

以下、本発明の属する技術分野における通常の知識を有する者が本発明を容易に実施できる好ましい実施例を、添付した図1ないし図3を参照して詳細に説明する。

【0014】

30

図1は、本発明の実施例による有機電界発光表示装置を示す図である。図1に示すように、本発明の実施例による有機電界発光表示装置は、走査線S1～Sn、発光制御線E1～En、及びデータ線D1～Dmに接続される複数の画素140を備える画素部130と、走査線S1～Sn及び発光制御線E1～Enを駆動するための走査駆動部110と、データ線D1～Dmを駆動するためのデータ駆動部120と、走査駆動部110及びデータ駆動部120を制御するためのタイミング制御部150とを備える。

【0015】

画素部130は、走査線S1～Snとデータ線D1～Dmとの交差部に位置する画素140を備える。画素140は、外部から第1電源ELVDD、第2電源ELVSS、及び基準電源Vrefを受ける。基準電源Vrefを受けた画素140の各々は、基準電源Vrefとデータ信号とに対応する電圧をストレージキャパシタ（図示せず）に充電する。

40

【0016】

ストレージキャパシタに所定の電圧を充電した画素140の各々は、充電された電圧に対応する電流を、第1電源ELVDDから有機発光ダイオード（図示せず）を経由して第2電源ELVSSに供給する。すると、有機発光ダイオードで所定輝度の光が生成される。

【0017】

タイミング制御部150は、外部から供給される同期信号に対応してデータ駆動制御信号DCS及び走査駆動制御信号SCSを生成する。タイミング制御部150で生成されたデータ駆動制御信号DCSはデータ駆動部120に供給され、走査駆動制御信号SCSは

50

走査駆動部 110 に供給される。また、タイミング制御部 150 は、外部から供給されるデータ Data をデータ駆動部 120 に供給する。

【0018】

走査駆動部 110 は、走査駆動制御信号 SCS を受信する。走査駆動制御信号 SCS を受信した走査駆動部 110 は、走査線 S1 ～ Sn に走査信号（ローレベル電圧）を順次供給する。また、走査駆動制御信号 SCS を受信した走査駆動部 110 は、発光制御線 E1 ～ En に発光制御信号（ハイレベル電圧）を順次供給する。ここで、i（i は自然数）番目の発光制御線 Ei に供給される発光制御信号は、i 番目の走査線 Si に供給される走査信号と重畳されるように供給される。

【0019】

データ駆動部 120 は、タイミング制御部 150 からデータ駆動制御信号 DCS を受信する。データ駆動制御信号 DCS を受信したデータ駆動部 120 は、データ信号を生成し、生成されたデータ信号をデータ線 D1 ～ Dm に供給する。

【0020】

図 2 は、図 1 における画素の実施例を示す図である。図 2 では、説明の便宜上、第 n 走査線 Sn 及び第 m データ線 Dm に接続された画素を示すものとする。

【0021】

図 2 に示すように、本発明の画素 140 は、有機発光ダイオード OLED と、有機発光ダイオード OLED に電流を供給するための画素回路 142 とを備える。

【0022】

有機発光ダイオード OLED は、画素回路 142 から供給される電流に対応して、所定色の光を生成する。例えば、有機発光ダイオード OLED は、画素回路 142 から供給される電流量に対応して、所定輝度を有する赤色、緑色、または青色の光を生成する。

【0023】

画素回路 142 は、基準電源 Vref とデータ信号とに対応する電圧を充電し、充電された電圧に対応する電流を有機発光ダイオード OLED に供給する。このため、画素回路 142 は、第 1 ないし第 4 トランジスタ M1 ～ M4 と、ストレージキャパシタ Cst とを備える。

【0024】

第 1 トランジスタ M1 の第 1 電極はデータ線 Dm に接続され、第 2 電極は第 1 ノード N1 に接続される。また、第 1 トランジスタ M1 のゲート電極は走査線 Sn に接続される。この第 1 トランジスタ M1 は、走査線 Sn に走査信号が供給されたときにターンオンされ、データ線 Dm と第 1 ノード N1 とを電氣的に接続させる。

【0025】

第 2 トランジスタ M2 の第 1 電極は第 1 電源 ELVDD に接続され、第 2 電極は有機発光ダイオード OLED に接続される。また、第 2 トランジスタ M2 のゲート電極は第 2 ノード N2 に接続される。この第 2 トランジスタ M2 は、第 2 ノード N2 に印加される電圧、すなわち、ストレージキャパシタ Cst に充電された電圧に対応する電流を有機発光ダイオード OLED に供給する。

【0026】

第 3 トランジスタ M3 の第 1 電極は第 2 ノード N2 に接続され、第 2 電極は基準電源 Vref に接続される。また、第 3 トランジスタ M3 のゲート電極は走査線 Sn に接続される。この第 3 トランジスタ M3 は、走査線 Sn に走査信号が供給されたときにターンオンされ、基準電源 Vref と第 2 ノード N2 とを電氣的に接続させる。

【0027】

第 4 トランジスタ M4 の第 1 電極は第 1 電源 ELVDD に接続され、第 2 電極は第 1 ノード N1 に接続される。また、第 4 トランジスタ M4 のゲート電極は発光制御線 En に接続される。この第 4 トランジスタ M4 は、発光制御信号が供給されたときにターンオフされ、発光制御信号が供給されないときにターンオンされる。発光制御信号は、走査信号と重畳されるように供給されるため、第 4 トランジスタ M4 は、ストレージキャパシタ Cs

10

20

30

40

50

tに所定の電圧が充電される期間においてターンオフされ、その他の期間においてターンオンされる。

【0028】

ストレージキャパシタCstの第1端子は第1ノードN1に接続され、第2端子は第2ノードN2に接続される。このストレージキャパシタCstは、基準電源Vrefとデータ信号との差に対応する電圧を充電する。このため、データ信号は、基準電源Vrefと同一または高い電圧に設定される。また、データ信号は、第1電源ELVDDより低い電圧に設定される。

【0029】

一方、第1電源ELVDDは、画素140の各々に接続されて所定の電流を供給し、これにより、画素140の位置に応じて互いに異なる電圧降下が発生する。しかし、基準電源Vrefは、画素140の各々に電流を供給せず、これにより、画素140の位置に関係なく同じ電圧値を維持することができる。

【0030】

図3は、図2における画素の駆動方法を示すタイミング図である。

【0031】

図3に示すように、まず、発光制御線Enに発光制御信号が供給され、第4トランジスタM4がターンオフされる。この後、走査線Snに走査信号が供給され、第1トランジスタM1及び第3トランジスタM3がターンオンされる。

【0032】

第1トランジスタM1がターンオンされると、データ信号DSがデータ線Dmから第1ノードN1に供給される。第3トランジスタM3がターンオンされると、基準電源Vrefの電圧が第2ノードN2に供給される。このとき、ストレージキャパシタCstは、基準電源Vrefとデータ信号との差に対応する電圧を充電する。

【0033】

ここで、ストレージキャパシタCstは、第1電源ELVDDとは無関係に電圧が充電される。したがって、ストレージキャパシタCstに充電される電圧は、第1電源ELVDDの電圧降下にかかわらず所望の電圧に決定される。

【0034】

ストレージキャパシタCstに所定の電圧が充電された後、走査信号及び発光制御信号の供給が中断される。

【0035】

走査線Snに走査信号の供給が中断されると、第1トランジスタM1及び第3トランジスタM3がターンオフされる。発光制御線Enに発光制御信号の供給が中断されると、第4トランジスタM4がターンオンされる。

【0036】

第4トランジスタM4がターンオンされると、第1電源ELVDDの電圧が第1ノードN1に供給される。このとき、第2ノードN2は、フローティング状態に設定されるため、第1ノードN1の電圧変化量に対応して第2ノードN2の電圧が変化し、これにより、第1電源ELVDDの電圧降下を補償することができる。

【0037】

より詳細に説明すると、第1電源ELVDDの電圧降下電圧が増加するほど、第1ノードN1の電圧上昇量は減少する。例えば、第1画素において、第1電源ELVDDの電圧が5V、第1ノードN1の電圧が3Vに設定された場合、第1ノードN1の電圧上昇量は2Vに設定される。また、第2画素において、第1電源ELVDDの電圧が4V、第1ノードN1の電圧が3Vに設定された場合、第1ノードN1の電圧上昇量は1Vに設定される。

【0038】

この場合、第2トランジスタM2のゲート電極とソース電極との間の電圧は、第1電源ELVDDの電圧降下にかかわらず一定の電圧を維持することができ、これにより、第1

10

20

30

40

50

電源E L V D Dの電圧降下を補償することができる。つまり、第2トランジスタM2のゲート電極に印加される電圧（同じデータ信号の場合）は、第1電源E L V D Dの電圧降下が増加するほど減少し、これにより、第1電源E L V D Dの電圧降下を補償することができる。

【0039】

一方、第1電源E L V D Dのリップルにより第1ノードN1の電圧が変化しても、ストレージキャパシタC s tに充電された電圧は変化せずに一定電圧を維持する。例えば、第1電源E L V D Dのリップルにより第1ノードN1の電圧が上昇した場合、第2ノードN2の電圧も上昇するため、ストレージキャパシタC s tに充電された電圧は、第1電源E L V D Dのリップルにかかわらず一定電圧を維持し、これにより、フリッカー（f l i c k e r）現象の発生を防止することができる。

10

【0040】

以上説明したように、本発明の最も好ましい実施形態について説明したが、本発明は、上記記載に限定されるものではなく、特許請求の範囲に記載され、又は明細書に開示された発明の要旨に基づき、当業者において様々な変形や変更が可能なのはもちろんであり、斯かる変形や変更が、本発明の範囲に含まれることは言うまでもない。

【符号の説明】

【0041】

110；走査駆動部

120；データ駆動部

130；画素部

140；画素

142；画素回路

150；タイミング制御部

C s t；ストレージキャパシタ

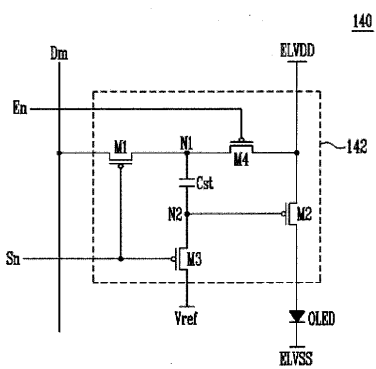
M1～M4；第1ないし第4トランジスタ

N1、N2；第1ノード、第2ノード

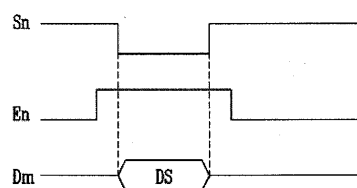
O L E D；有機発光ダイオード

20

【図 2】



【図 3】



フロントページの続き

(51)Int.Cl.	F I		
	G 0 9 G	3/20	6 2 1 F
	G 0 9 G	3/20	6 7 0 C
	H 0 5 B	33/14	A
	H 0 5 B	33/08	
	H 0 5 B	33/12	B

審査官 中村 直行

(56)参考文献 特開 2 0 0 6 - 3 0 1 1 5 9 (J P, A)

(58)調査した分野(Int.Cl., D B名)

G 0 9 G	3 / 0 0	—	3 / 3 8
H 0 1 L	5 1 / 5 0		
H 0 5 B	3 3 / 0 8		
H 0 5 B	3 3 / 1 2		

专利名称(译)	使用其的像素和有机电致发光显示装置		
公开(公告)号	JP5253311B2	公开(公告)日	2013-07-31
申请号	JP2009161091	申请日	2009-07-07
[标]申请(专利权)人(译)	三星显示有限公司		
申请(专利权)人(译)	三星移动显示的股票会社		
当前申请(专利权)人(译)	三星显示器的股票会社		
[标]发明人	金陽完		
发明人	金 陽完		
IPC分类号	G09G3/30 G09G3/20 H01L51/50 H05B33/08 H05B33/12		
CPC分类号	G09G3/3233 G09G2300/0819 G09G2300/0842 G09G2300/0861 G09G2300/0876 G09G2320/0233		
FI分类号	G09G3/30.J G09G3/20.624.B G09G3/20.612.E G09G3/20.611.E G09G3/20.611.A G09G3/20.621.F G09G3/20.670.C H05B33/14.A H05B33/08 H05B33/12.B G09G3/3266 G09G3/3275 G09G3/3291 H01L27/32		
F-TERM分类号	3K107/AA01 3K107/BB01 3K107/CC31 3K107/EE03 3K107/HH04 5C080/AA06 5C080/BB05 5C080/CC03 5C080/DD06 5C080/DD08 5C080/DD26 5C080/EE28 5C080/EE30 5C080/FF01 5C080/FF07 5C080/FF11 5C080/HH09 5C080/JJ02 5C080/JJ03 5C080/JJ04 5C380/AA01 5C380/AB34 5C380/BA50 5C380/BB09 5C380/BB21 5C380/CA04 5C380/CA12 5C380/CB01 5C380/CB16 5C380/CC01 5C380/CC26 5C380/CC33 5C380/CC63 5C380/CC80 5C380/CD014 5C380/CE04 5C380/DA02 5C380/DA06		
代理人(译)	佐伯喜文 渡边 隆		
审查员(译)	中村直之		
优先权	61/079018 2008-07-08 US 12/495729 2009-06-30 US		
其他公开文献	JP2010020305A		
外部链接	Espacenet		

摘要(译)

要解决的问题：提供用于显示所需图像质量的视频的像素，而不管第一电源的电压降和电压纹波，并提供使用该像素的有机电场发光显示器。ŽSOLUTION：像素包括：耦合到数据线的像素电路，提供数据信号的数据线，提供扫描信号的扫描线，提供发光控制信号的发光控制线，第一电源和参考电源;连接到像素电路和第二电源的有机发光二极管。该像素还包括：第一晶体管，耦合在数据线和第一节点之间，并且具有耦合到扫描线的栅电极;第三晶体管，耦合在参考电源和第二节点之间，并具有耦合到扫描线的栅电极;存储电容器，耦合在第一节点和第二节点之间;第二晶体管，连接在第一电源和有机发光二极管之间，并具有连接到第二节点的栅电极;第四晶体管，连接在第一电源和第一节点之间，并具有连接到发光控制线的栅电极。Ž

【図 1】

