



## (12)发明专利申请

(10)申请公布号 CN 111081738 A

(43)申请公布日 2020.04.28

(21)申请号 201911238605.3

(22)申请日 2019.12.06

(71)申请人 武汉华星光电半导体显示技术有限公司

地址 430079 湖北省武汉市东湖新技术开发区高新大道666号光谷生物创新园C5栋305室

(72)发明人 周思思

(74)专利代理机构 深圳紫藤知识产权代理有限公司 44570

代理人 李新干

(51)Int.Cl.

H01L 27/32(2006.01)

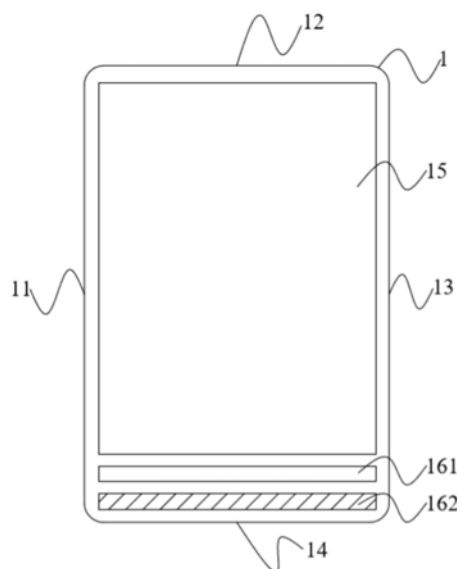
权利要求书1页 说明书6页 附图6页

### (54)发明名称

OLED显示面板

### (57)摘要

一种OLED显示面板,显示面板包括:显示区和非显示区;显示区和非显示区均设置有多种不同的膜层结构;非显示区内还设置有柔性印制电路板,以及粘接显示面板与柔性印制电路板的异方性导电胶;显示面板靠近非显示区的一侧,设置有一阻挡部,阻挡部覆盖一种或是多种不同的膜层,用于阻挡异方性导电胶从非显示区的边缘处溢出;有益效果为:首先,通过在显示面板内设置有阻挡部,阻挡部覆盖多个不同的膜层,且阻挡部包括:沟槽和挡墙结构,沟槽和挡墙结构所覆盖的膜层数量相同,包含一种或是多种不同膜层的组合,提高显示面板与柔性印制电路板之间的粘连稳定性并有效地阻挡了异方性导电胶从非显示区的边缘处溢出对显示面板的显示质量的影响。



1. 一种OLED显示面板,其特征在于,所述显示面板包括:显示区和非显示区;其中,所述显示区和所述非显示区均设置有多种不同的膜层结构;  
所述非显示区内还设置有柔性印制电路板,以及粘接所述显示面板与所述柔性印制电路板的异方性导电胶;  
所述显示面板靠近所述非显示区的一侧,设置有一阻挡部,所述阻挡部覆盖一种或是多种不同的膜层,用于阻挡所述异方性导电胶从所述非显示区的边缘处溢出。
2. 根据权利要求1所述的OLED显示面板,其特征在于,所述阻挡部包括:挡墙结构和沟槽。
3. 根据权利要求2所述的OLED显示面板,其特征在于,所述挡墙结构的厚度与所述沟槽的深度相等。
4. 根据权利要求2所述的OLED显示面板,其特征在于,所述沟槽的形状为:矩形、“V”字形或是倒梯形;所述沟槽的形状为:矩形、三角形或是梯形。
5. 根据权利要求1所述的OLED显示面板,其特征在于,所述多种层不同膜层为:平坦层、间绝缘层、第一栅绝缘层、第二栅绝缘层、缓冲层以及聚酰亚胺柔性层中的一种或是多种的组合。
6. 根据权利要求5所述的OLED显示面板,其特征在于,所述像素定义层分为:第一像素定义层、第二像素定义层和第三像素定义层;所述第二像素定义层设置在所述第一像素定义层与所述第三像素定义层之间,且所述第一像素定义层的厚度等于所述第三像素定义层的厚度,所述第二像素定义层的厚度小于所述第一像素定义层或是所述第三像素定义层的厚度。
7. 根据权利要求1所述的OLED显示面板,其特征在于,所述阻挡部的数量大于等于一个。
8. 根据权利要求1所述的OLED显示面板,其特征在于,所述阻挡部的上端面与所述柔性印制电路板的下端面平齐。
9. 根据权利要求1所述的OLED显示面板,其特征在于,所述显示面板包括:第一侧边、第二侧边、第三侧边和第四侧边;所述阻挡部平行于所述显示面板的所述第二侧边和所述第四侧边。
10. 根据权利要求1所述的OLED显示面板,其特征在于,所述柔性印制电路板背离所述显示面板的一侧还设置有驱动芯片。

## OLED显示面板

### 技术领域

[0001] 本申请涉及显示领域,特别是涉及一种OLED显示面板。

### 背景技术

[0002] 现有的OLED显示面板由于其低功耗、可弯曲的特性对可穿戴式设备的应用带来深远的影响,未来柔性屏幕将随着个人智能终端的不断渗透而广泛应用。但在OLED显示面板的生产过程中,设置在所述显示面板与所述显示面板上的柔性印制电路板之间的异方性导电胶(ACF, Anisotropic Conductive Film)受热融化,会溢出所述显示面板,流到所述显示面板的边缘,进而粘连所述显示面板的聚酰亚胺柔性层和衬底基板,使得后续使用激光剥离所述聚酰亚胺柔性层和所述衬底基板时的难度增加,甚至无法分开。

[0003] 因此,现有的OLED显示面板技术中,还存在着OLED显示面板的制作过程中,OLED显示面板内由于缺少能够阻挡异方性导电胶溢出显示面板显示区的结构,使得所述显示面板内的聚酰亚胺柔性层和衬底基板容易粘连在一起难以分开,影响后续的生产工艺以及显示面板的显示质量的问题,急需改进。

### 发明内容

[0004] 本申请涉及一种OLED显示面板,用于解决现有技术中存在着OLED显示面板的制作过程中,OLED显示面板内由于缺少能够阻挡异方性导电胶溢出显示面板显示区的结构,使得所述显示面板内的聚酰亚胺柔性层和衬底基板容易粘连在一起难以分开,影响后续的生产工艺以及显示面板的显示质量的问题。

[0005] 为解决上述问题,本申请提供的技术方案如下:

[0006] 本申请提供一种OLED显示面板,所述显示面板包括:显示区和非显示区;其中,

[0007] 所述显示区和所述非显示区均设置有多种不同的膜层结构;

[0008] 所述非显示区内还设置有柔性印制电路板,以及粘接所述显示面板与所述柔性印制电路板的异方性导电胶;

[0009] 所述显示面板靠近所述非显示区的一侧,设置有一阻挡部,所述阻挡部覆盖一种或是多种不同的膜层,用于阻挡所述异方性导电胶从所述非显示区的边缘处溢出。

[0010] 根据本申请提供的一实施例,所述阻挡部包括:挡墙结构和沟槽。

[0011] 根据本申请提供的一实施例,所述挡墙结构的厚度与所述沟槽的深度相等。

[0012] 根据本申请提供的一实施例,所述沟槽的形状为:矩形、“V”字形或是倒梯形;所述沟槽的形状为:矩形、三角形或是梯形。

[0013] 根据本申请提供的一实施例,所述多种不同膜层为:像素定义层、平坦层、间绝缘层、第一栅绝缘层、第二栅绝缘层、缓冲层以及聚酰亚胺柔性层中的一种或是多种的组合。

[0014] 根据本申请提供的一实施例,所述像素定义层分为:第一像素定义层、第二像素定义层和第三像素定义层;所述第二像素定义层设置在所述第一像素定义层和所述第三像素定义层之间,且所述第一像素定义层的厚度等于所述第三像素定义层的厚度,所述第二像

素定义层的厚度小于所述第一像素定义层或是所述第三像素定义层的厚度。

[0015] 根据本申请提供的一实施例,所述阻挡部的数量大于等于一个。

[0016] 根据本申请提供的一实施例,所述阻挡部的上端面与所述柔性印制电路板的下端面平齐。

[0017] 根据本申请提供的一实施例,所述显示面板包括:第一侧边、第二侧边、第三侧边和第四侧边;所述阻挡部平行于所述显示面板的所述第二侧边和所述第四侧边。

[0018] 根据本申请提供的一实施例,所述柔性印制电路板背离所述显示面板的一侧还设置有驱动芯片。

[0019] 与现有技术相比,本申请提供的OLED显示面板的有益效果为:

[0020] 1. 本申请提供的OLED显示面板,通过在所述显示面板内设置有阻挡部,所述阻挡部覆盖多个不同的膜层,用于阻挡所述异方性导电胶从所述显示面板内溢出,减小后续的加工难度,避免对显示面板的显示质量造成影响;

[0021] 2. 所述阻挡部包括:沟槽和挡墙结构,所述沟槽和所述挡墙结构所覆盖的膜层数量相同,即所述沟槽的深度与所述挡墙结构的厚度相等,包含所述像素定义层在内的一种或是多种不同膜层的组合,提高所述显示面板与所述柔性印制电路板之间的粘连稳定性并有效地阻挡了所述异方性导电胶从所述非显示区的边缘处溢出对显示面板的显示质量的影响。

## 附图说明

[0022] 为了更清楚地说明本申请实施例中的技术方案,下面将对实施例描述中所需要使用的附图作简单地介绍,显而易见地,下面描述中的附图仅仅是本申请的一些实施例,对于本领域技术人员来讲,在不付出创造性劳动的前提下,还可以根据这些附图获得其他的附图。

[0023] 图1为本申请实施例提供的OLED显示面板的第一俯视结构示意图。

[0024] 图2为本申请实施例提供的OLED显示面板的第二俯视结构示意图。

[0025] 图3为本申请实施例提供的OLED显示面板的第一内部膜层结构图。

[0026] 图4为本申请实施例提供的OLED显示面板的第二内部膜层结构图。

[0027] 图5为本申请实施例提供的OLED显示面板的第三内部膜层结构图。

[0028] 图6为本申请实施例提供的OLED显示面板的第四内部膜层结构图。

[0029] 图7为本申请实施例提供的OLED显示面板的第五内部膜层结构图。

[0030] 图8为本申请实施例提供的OLED显示面板的第六内部膜层结构图。

[0031] 图9为本申请实施例提供的OLED显示面板的第七内部膜层结构图。

[0032] 图10为本申请实施例提供的OLED显示面板的第八内部膜层结构图。

## 具体实施方式

[0033] 下面将结合本申请实施例中的附图,对本申请实施例中的技术方案进行清楚、完整地描述。显然,所描述的实施例仅仅是本申请一部分实施例,而不是全部的实施例。基于本申请中的实施例,本领域技术人员在没有作出创造性劳动前提下所获得的所有其他实施例,都属于本申请保护的范围。

[0034] 在本申请的描述中,需要理解的是,术语“中心”、“纵向”、“横向”、“长度”、“宽度”、“厚度”、“上”、“下”、“前”、“后”、“左”、“右”、“竖直”、“水平”、“顶”、“底”、“内”、“外”、“顺时针”、“逆时针”等指示的方位或位置关系为基于附图所示的方位或位置关系,仅是为了便于描述本申请和简化描述,而不是指示或暗示所指的装置或元件必须具有特定的方位、以特定的方位构造和操作,因此不能理解为对本申请的限制。此外,术语“第一”、“第二”仅用于描述目的,而不能理解为指示或暗示相对重要性或者隐含指明所指示的技术特征的数量。由此,限定有“第一”、“第二”的特征可以明示或者隐含地包括一个或者更多个所述特征。在本申请的描述中,“多个”的含义是两个或两个以上,除非另有明确具体的限定。

[0035] 在本申请的描述中,需要说明的是,除非另有明确的规定和限定,术语“安装”、“相连”、“连接”应做广义理解,例如,可以是固定连接,也可以是可拆卸连接,或一体地连接;可以是机械连接,也可以是电连接或可以相互通讯;可以是直接相连,也可以通过中间媒介间接相连,可以是两个元件内部的连通或两个元件的相互作用关系。对于本领域的普通技术人员而言,可以根据具体情况理解上述术语在本申请中的具体含义。

[0036] 在本申请中,除非另有明确的规定和限定,第一特征在第二特征之“上”或之“下”可以包括第一和第二特征直接接触,也可以包括第一和第二特征不是直接接触而是通过它们之间的另外的特征接触。而且,第一特征在第二特征“之上”、“上方”和“上面”包括第一特征在第二特征正上方和斜上方,或仅仅表示第一特征水平高度高于第二特征。第一特征在第二特征“之下”、“下方”和“下面”包括第一特征在第二特征正下方和斜下方,或仅仅表示第一特征水平高度小于第二特征。

[0037] 下文的公开提供了许多不同的实施方式或例子用来实现本申请的不同结构。为了简化本申请的公开,下文中对特定例子的部件和设置进行描述。当然,它们仅仅为示例,并且目的不在于限制本申请。此外,本申请可以在不同例子中重复参考数字和/或参考字母,这种重复是为了简化和清楚的目的,其本身不指示所讨论各种实施方式和/或设置之间的关系。此外,本申请提供了的各种特定的工艺和材料的例子,但是本领域普通技术人员可以意识到其他工艺的应用和/或其他材料的使用。

[0038] 本申请提供一种OLED显示面板,具体参阅图1-图10。

[0039] 现有的显示面板,其所述显示面板与所示显示面板上的柔性印制电路板之间的异方性导电胶受热容易融化,其融化后会溢出所述显示面板,流到所述显示面板的边缘,进而粘连所述显示面板的聚酰亚胺柔性层和衬底基板,使得后续使用激光剥离所述聚酰亚胺柔性层和所述衬底基板时的难度增加,甚至无法分开。因此,为避免影响所述显示面板后续的生产工艺和显示质量,本申请提供一种OLED显示面板,在所述显示面板与所示柔性印制电路板接触的边缘处,设置沟槽和挡墙结构,以防止所述显示面板与所示柔性印制电路板之间的异方性导电胶从所述显示面板的边缘流出。

[0040] 参阅图1,为本申请实施例提供的一种OLED显示面板的第一俯视图。所述显示面板1为矩形,包括四个侧边,即第一侧边11、第二侧边12、第三侧边13以及第四侧边14。所述显示面板上还设置有显示区15和非显示区16(图中未示出),所述显示区和所述非显示区均设置有多种不同的膜层结构;所述显示区15也为矩形,所述显示面板靠近所述非显示区16的一侧,设置有一阻挡部,即所述沟槽161和所述挡墙结构162。所述阻挡部覆盖一种或是多种不同的膜层,用于阻挡所述异方性导电胶(图中未示出)从所述非显示区的边缘处溢出。在

本申请的一种实施例中,所述沟槽161和所述挡墙结构162的俯视图形状均为矩形,且平行于所述显示面板1的所述第二侧边12和所述第四侧边14。

[0041] 参阅图2,为本申请实施例提供的一种OLED显示面板的第二俯视图。所述沟槽161和所述挡墙结构162的边缘均为与所述显示面板1的四个角相同的倒圆角结构,可以更好的保护所述显示面板内的异方性导电胶不从所述显示面板1的所述第四侧边14以及所述第四侧边14与所述第一侧边11以及所述第四侧边14与所述第三侧边13的夹角处溢出。

[0042] 参阅图3,为本申请实施例提供的一种OLED显示面板的第一内部膜层结构图。在本申请的一种实施例中,所述显示面板1的内部膜层包括:

[0043] 基板151,所述基板151用于沉积各种膜层结构,所述基板151可以为刚性基板或是柔性基板,优选柔性基板;

[0044] 聚酰亚胺柔性层152,设置在所述基板151的一侧,采用聚酰亚胺涂布而成;

[0045] 缓冲层153,设置在所述聚酰亚胺柔性层152背离所述基板151的一侧,一般选用氮化硅作为材料;

[0046] 第一栅绝缘层154,设置在所述缓冲层153背离所述聚酰亚胺柔性层152的一侧;

[0047] 半导体沟道层155,设置在所述第一栅绝缘层154内,靠近所述缓冲层的一侧,所述半导体沟道层155的两端一般需要进行离子掺杂;

[0048] 第二栅绝缘层156,设置在所述第一栅绝缘层154背离所述缓冲层153的一侧;

[0049] 栅极层157,设置在所述第二栅绝缘层156内,靠近所述第一栅绝缘层154内,也作为显示驱动电容的下基板,用于给显示面板内的薄膜晶体管提供扫描信号;

[0050] 间绝缘层158,设置在所述第二栅绝缘层156背离所述第一栅绝缘层154的一侧,是一种用于阻隔所述源漏极层15b和所述显示驱动电容上基板159的无机层;

[0051] 显示驱动电容上基板159,设置在所述间绝缘层158内,靠近所述第二栅绝缘层156的一侧,与所述栅极层157一起形成显示驱动电路的电容;

[0052] 平坦层15a,设置在所述间绝缘层158背离所述第二栅绝缘层156的一侧,使所述源漏极层15b的表面平坦化;

[0053] 源漏极层15b,设置在所述平坦层15a内部,通过所述间绝缘层158、所述第二栅绝缘层156以及所述第一栅绝缘层154与所述有源层155连通;

[0054] 阳极层15c,设置在所述平坦层15a背离所述间绝缘层158的一侧,与所述源漏极层15b电性连通;

[0055] 像素定义层15d,设置在所述平坦层15a背离所述间绝缘层158的一侧,并覆盖所述阳极层15c,用于限定有机发光材料的蒸镀区域且隔开R/G/B发光单元;

[0056] 柔性印制电路板163设置在所述显示面板1非显示区16靠近所述显示面板1的所述第四侧边14的边缘处,通过异方性导电胶(图中未示出)与所述显示面板1进行连接;

[0057] 以及驱动芯片164,设置在所述柔性印制电路板163背离所述显示面板1的一侧。

[0058] 进一步地,所述沟槽161和所述挡墙结构162设置在所述显示面板1的非显示区靠近所述显示面板1的所述第四侧边14的一端;所述沟槽用于填塞所述异方性导电胶;所述挡墙结构162用于阻挡所述异方性导电胶溢出所述显示面板1,所述沟槽161的深度与所述挡墙结构162的厚度相同。在本申请的一种实施例中,所述沟槽161和所述挡墙结构162设置在所述像素定义层15d,即所述沟槽161的深度和所述挡墙结构162的厚度小于等于所述像素

定义层15d的厚度。所述沟槽161的形状为倒梯形,所述挡墙结构162的形状为梯形。在本申请的其他实施例中,所述沟槽161的形状还可以是矩形或是“V”字形,所述挡墙结构162的形状还可以是矩形或是三角形,梯形还可以是等腰梯形、直角梯形或是不对称梯形,不限于附图4中所示的形状。当所述挡墙结构162的形状为梯形时,所述挡墙结构162覆盖的膜层数量越多,位于底层的膜层的宽度越大,位于上层的膜层宽度越小,膜层由上至下依次为:所述像素定义层15d、所述平坦层15a、所述间绝缘层158、所述第二栅绝缘层156、所述第一栅绝缘层154、所述柔性层153以及所述聚酰亚胺柔性层152;当所述挡墙结构162的形状为三角形时,膜层宽度的变化与所述挡墙结构162为梯形时的膜层变化相同;当所述挡墙结构162的形状为矩形时,位于底部的膜层的宽度和位于顶层的膜层的宽度相等。

[0059] 在本申请的另一实施例中,所述沟槽161和所述挡墙结构162覆盖所述像素定义层15d和所述平坦层15a,即所述沟槽161的深度和所述挡墙结构162的厚度小于等于所述像素定义层15d与所述平坦层15a的厚度之和,参阅图4。

[0060] 在本申请的其他实施例中,所述沟槽161和所述挡墙结构162可以是覆盖所述像素定义层15d、所述平坦层15a和所述间绝缘层158,即所述沟槽161的深度、所述挡墙结构162的厚度小于等于所述像素定义层15d、所述平坦层158和所述间绝缘层156之和,参阅图5;所述沟槽161的深度、所述挡墙结构162的厚度也可以是覆盖所述像素定义层15d、所述平坦层15a、所述间绝缘层158以及所述第二栅绝缘层156,即所述沟槽161的深度和所述挡墙结构162的厚度小于等于所述像素定义层15d、所述平坦层15a、所述间绝缘层158和所述第二栅绝缘层156之和,参阅图6;所述沟槽161的深度、所述挡墙结构162的厚度也可以是覆盖所述像素定义层15d、所述平坦层15a、所述间绝缘层158、所述第二栅绝缘层156以及所述第一栅绝缘层154,即所述沟槽161的深度和所述挡墙结构162的厚度小于等于所述像素定义层15d、所述平坦层15a、所述间绝缘层158、所述第二栅绝缘层156和所述第一栅绝缘层154之和,参阅图7;所述沟槽161的深度、所述挡墙结构162的厚度也可以是覆盖所述像素定义层15d、所述平坦层15a、所述间绝缘层158、所述第二栅绝缘层156、所述第一栅绝缘层154和所述缓冲层153,即所述沟槽161的深度、所述挡墙结构162的厚度小于等于所述像素定义层15d、所述平坦层15a、所述间绝缘层158、所述第二栅绝缘层156、所述第一栅绝缘层154和所述缓冲层153之和,参阅图8;所述沟槽161的深度、所述挡墙结构162的厚度还可以是覆盖所述像素定义层15d、所述平坦层15a、所述间绝缘层158、所述第二栅绝缘层156、所述第一栅绝缘层154、所述缓冲层153以及所述聚酰亚胺柔性层152,即所述沟槽161的深度、所述挡墙结构162的厚度小于等于所述像素定义层15d、所述平坦层15a、所述间绝缘层158、所述第二栅绝缘层156、所述第一栅绝缘层154、所述缓冲层153以及所述聚酰亚胺柔性层152之和,参阅图9。即所述沟槽161和所述挡墙结构162可以覆盖所述像素定义层15d、所述平坦层15a、所述间绝缘层158、所述第二栅绝缘层156、所述第一栅绝缘层154、所述缓冲层153以及所述聚酰亚胺柔性层152中的一种或是多种的组合。

[0061] 进一步地,所述像素定义层15d分为:第一像素定义层15d1、第二像素定义层15d2和第三像素定义层15d3,且所述第一像素定义层15d1的厚度等于所述第三像素定义层15d3的厚度;在本申请的一种实施例中,所述第二像素定义层15d2的厚度略小于所述第一像素定义层15d1或是所述第三像素定义层15d3的厚度,以便于所述异方性导电胶流入所述沟槽161内,参阅图10。在另一种实施例中,所述第二像素定义层15d2的厚度等于所述第一像素

定义层15d1或是所述第三像素定义层15d3的厚度。

[0062] 进一步地,所述阻挡部的数量可以为一个或是多个,以增强对所述异方性导电胶的阻挡。所述阻挡部的上端面与所述柔性印制电路板163的下端面平齐,即当所述第二像素定义层15d2的厚度与所述第三像素定义层15d3的厚度相等时,所述阻挡部的上端面即为所述像素定义层15d的上端面,所述柔性印制电路板163的下端面与所述像素定义层15d的上端面平齐;当所述第二像素定义层15d2的厚度小于所述第三像素定义层15d3的厚度时,所述柔性印制电路板163的下端面与所述第三像素定义层15d3的上端面平齐。

[0063] 本申请还提供一种OLED显示面板的制作方法,包括下述步骤:

[0064] S10,提供一基板;

[0065] S20,在所述基板上依次沉积聚酰亚胺柔性层、缓冲层、第一栅绝缘层、半导体沟道层、第二栅绝缘层、栅极层、间绝缘层、显示驱动电容上基板、平坦层、源漏极层、阳极层以及像素定义层;

[0066] S30,采用精细化掩膜板在所述像素定义层背离所述阳极层的一侧进行图案化制程,再经曝光、显影去掉未被所述精细化掩膜板遮挡的部分,以制作成沟槽和挡墙结构;

[0067] S40,使用异方性导电胶将所述柔性印制电路板粘接在所述显示面板靠近所述非显示区的一端。

[0068] 进一步地,上述步骤“S20”中,所述源漏极层通过蚀刻与所述半导体沟道层电性连接,所述阳极层与所述源漏极层电性连接;上述步骤“S30”中所述的精细化掩膜板根据所述沟槽和所述挡墙结构形状的不同选用不同形状的精细化掩膜板进行制作。

[0069] 以上对本申请实施例所提供的一种OLED显示面板进行了详细介绍,本文中应用了具体个例对本申请的原理及实施方式进行了阐述,以上实施例的说明只是用于帮助理解本申请的技术方案及其核心思想;本领域的普通技术人员应当理解:其依然可以对前述各实施例所记载的技术方案进行修改,或者对其中部分技术特征进行等同替换;而这些修改或者替换,并不使相应技术方案的本质脱离本申请各实施例的技术方案的范围。



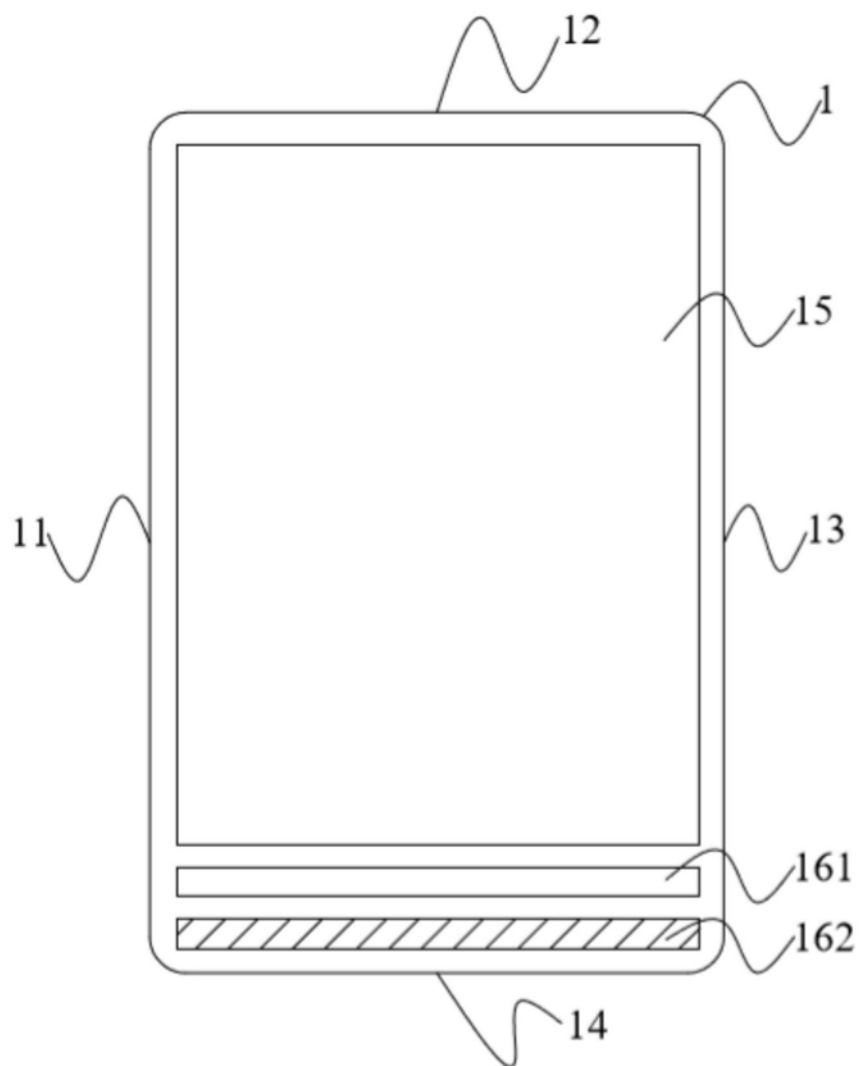


图1

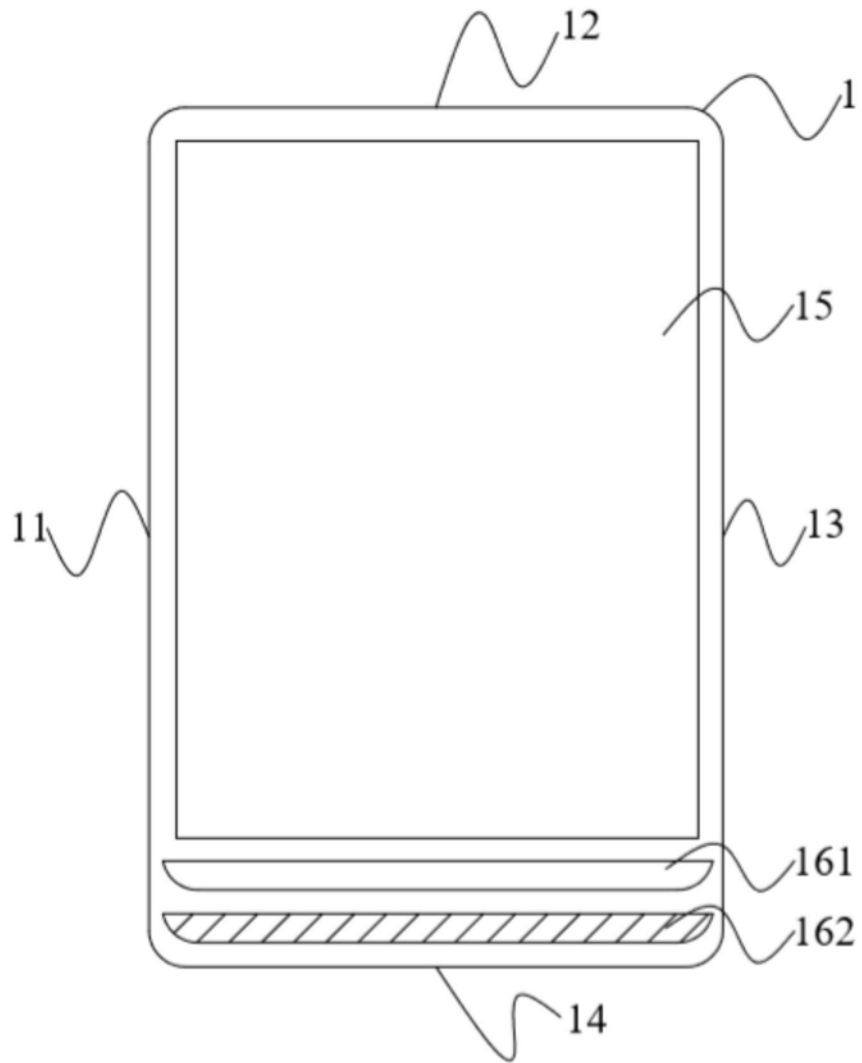


图2

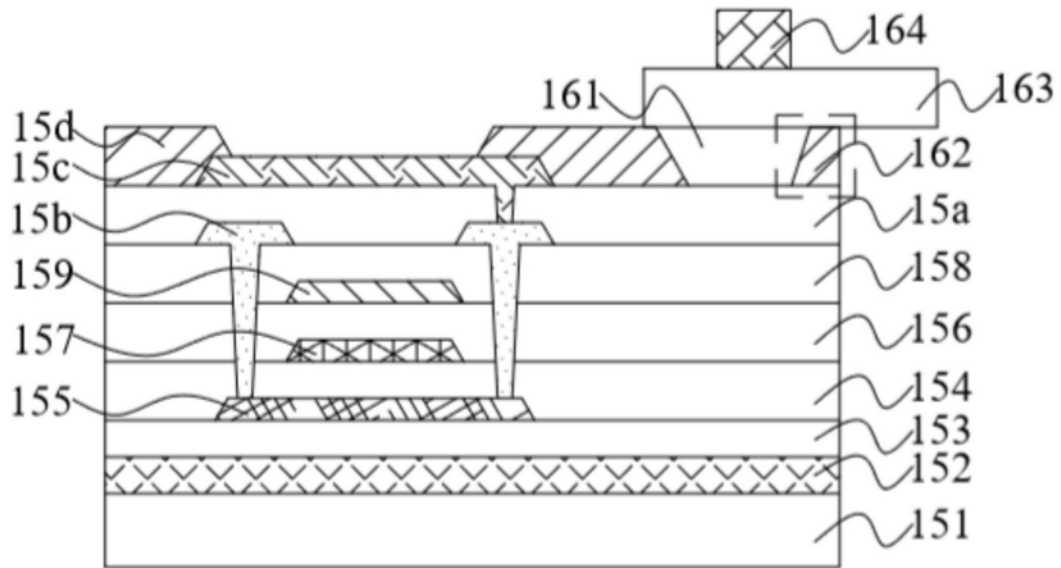


图3

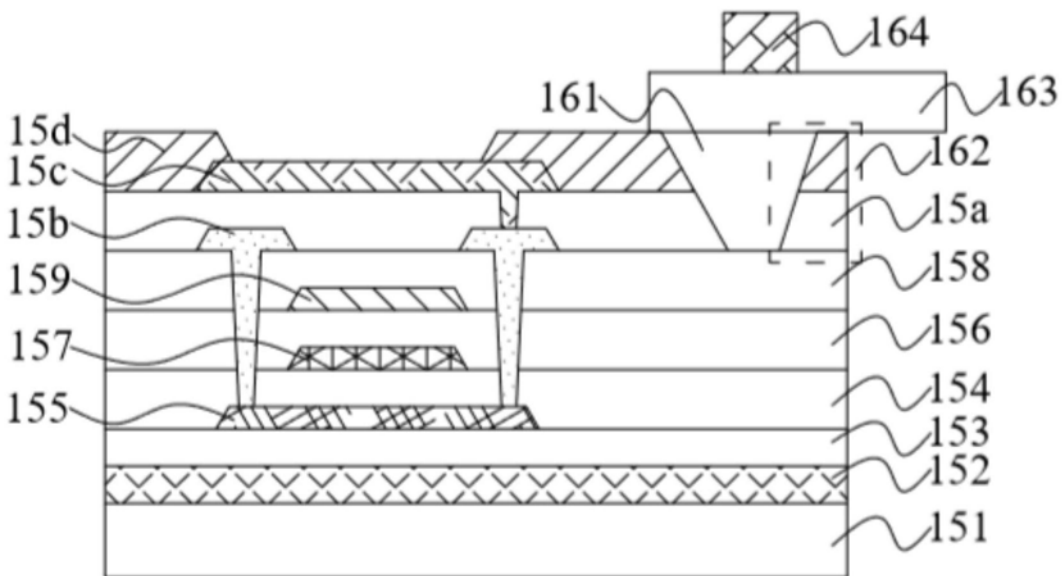


图4

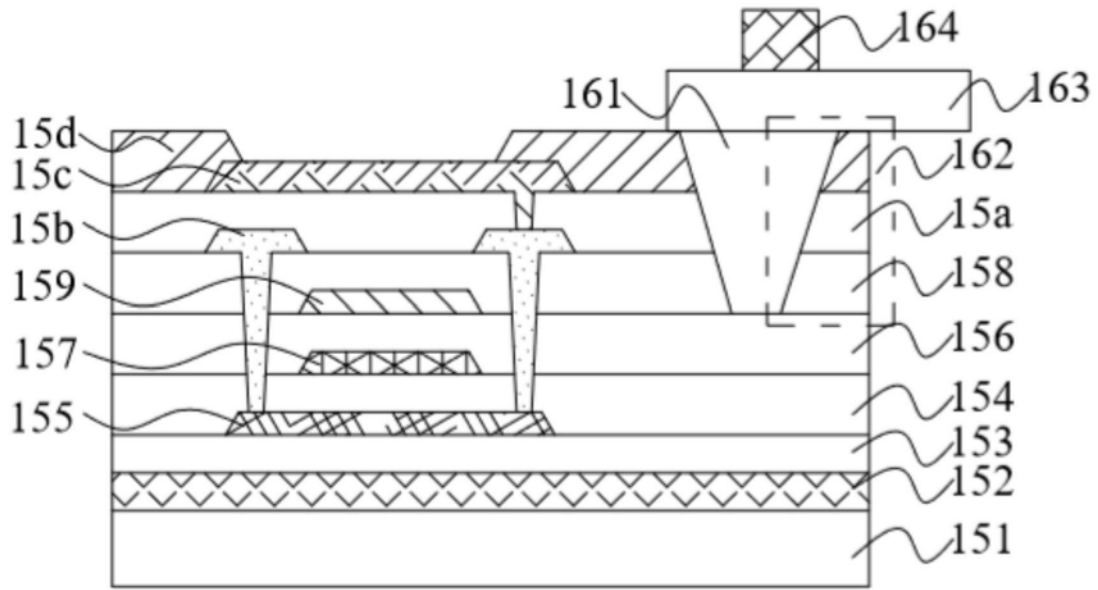


图5

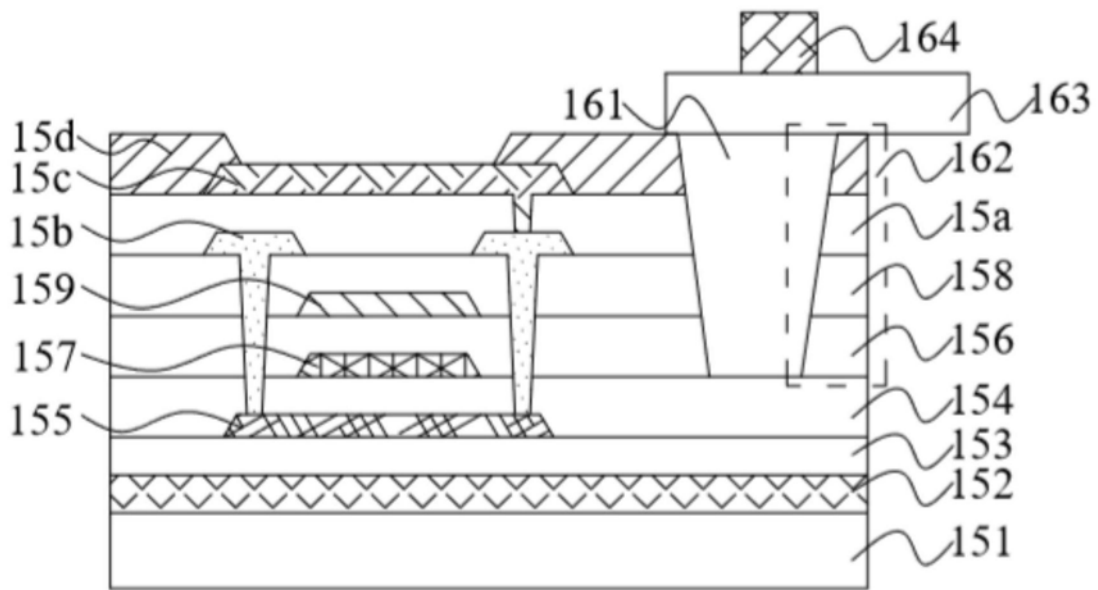


图6

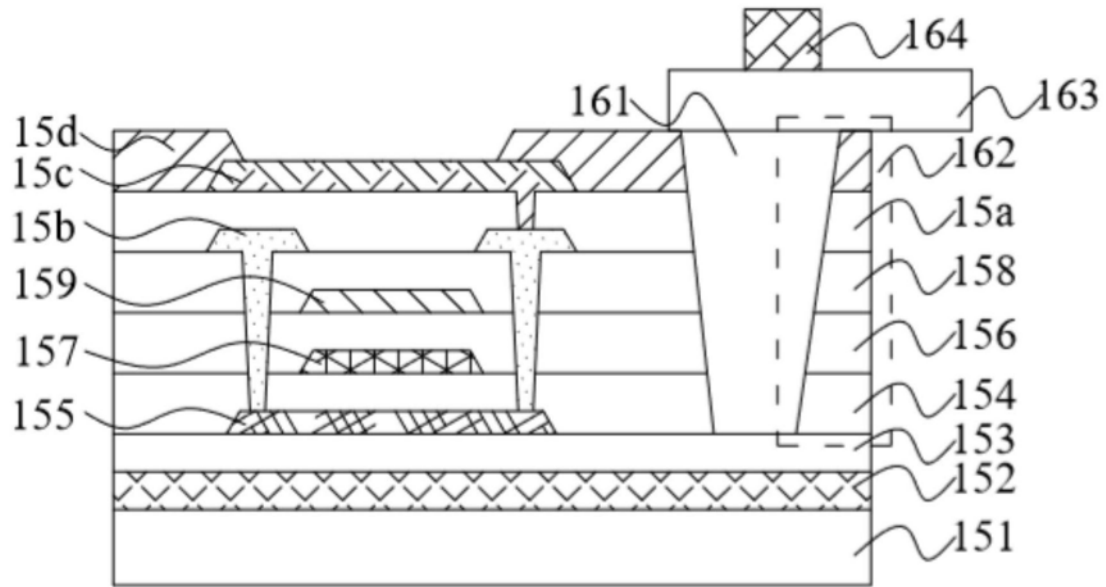


图7

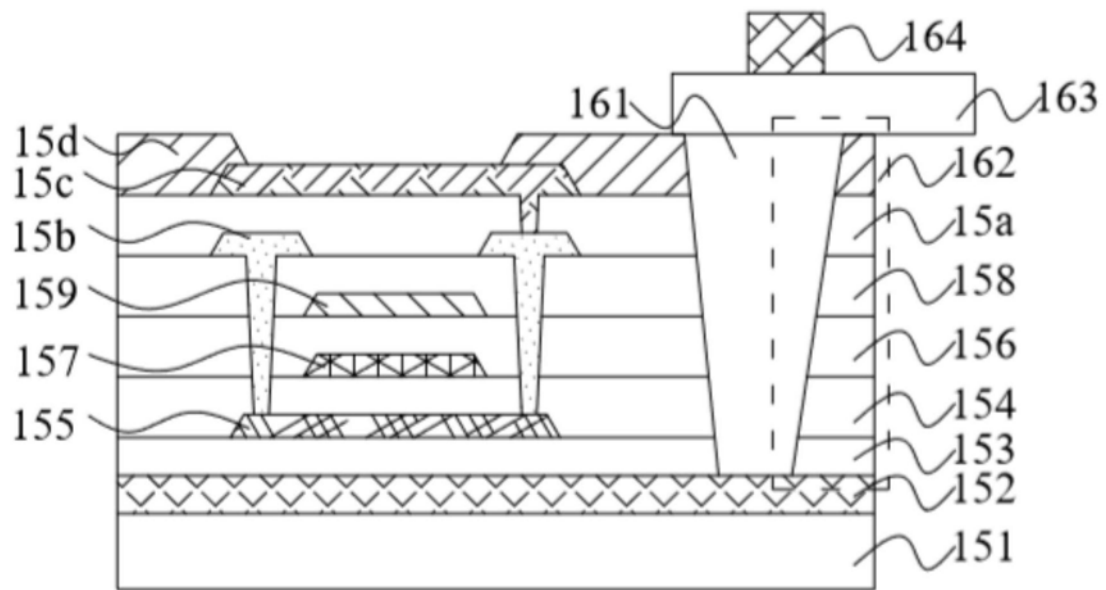


图8

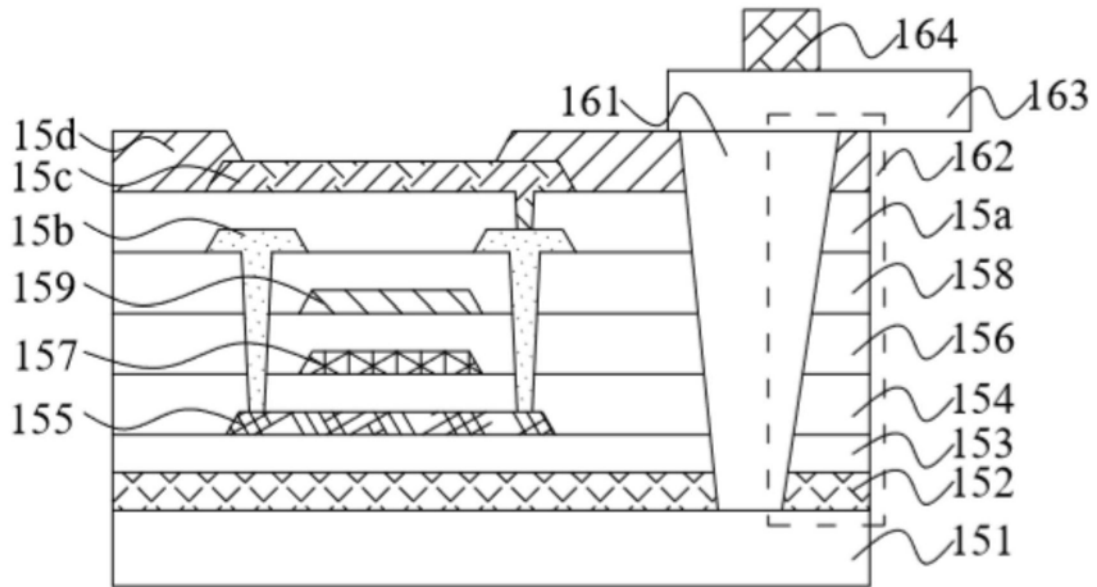


图9

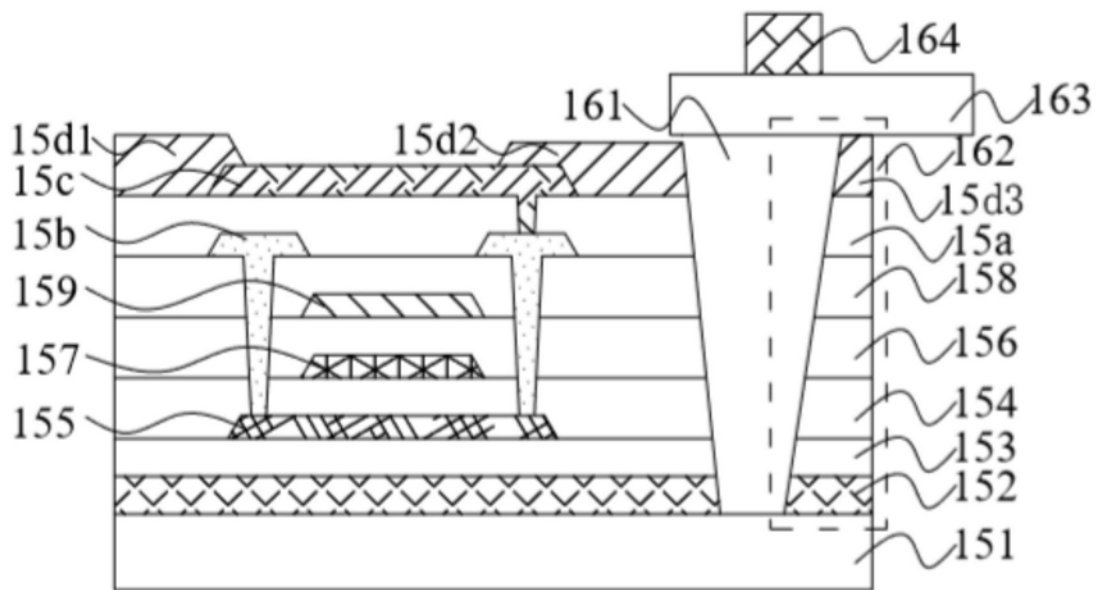


图10

|         |                                                             |         |            |
|---------|-------------------------------------------------------------|---------|------------|
| 专利名称(译) | OLED显示面板                                                    |         |            |
| 公开(公告)号 | <a href="#">CN111081738A</a>                                | 公开(公告)日 | 2020-04-28 |
| 申请号     | CN201911238605.3                                            | 申请日     | 2019-12-06 |
| [标]发明人  | 周思思                                                         |         |            |
| 发明人     | 周思思                                                         |         |            |
| IPC分类号  | H01L27/32                                                   |         |            |
| CPC分类号  | H01L27/3246 H01L27/3248 H01L27/3258 H01L27/3262 H01L27/3272 |         |            |
| 外部链接    | <a href="#">Espacenet</a> <a href="#">SIPO</a>              |         |            |

#### 摘要(译)

一种OLED显示面板，显示面板包括：显示区和非显示区；显示区和非显示区均设置有多种不同的膜层结构；非显示区内还设置有柔性印制电路板，以及粘接显示面板与柔性印制电路板的异方性导电胶；显示面板靠近非显示区的一侧，设置有一阻挡部，阻挡部覆盖一种或是多种不同的膜层，用于阻挡异方性导电胶从非显示区的边缘处溢出；有益效果为：首先，通过在显示面板内设置有阻挡部，阻挡部覆盖多个不同的膜层，且阻挡部包括：沟槽和挡墙结构，沟槽和挡墙结构所覆盖的膜层数量相同，包含一种或是多种不同膜层的组合，提高显示面板与柔性印制电路板之间的粘连稳定性并有效地阻挡了异方性导电胶从非显示区的边缘处溢出对显示面板的显示质量的影响。

