



(12)发明专利申请

(10)申请公布号 CN 106711182 A

(43)申请公布日 2017.05.24

(21)申请号 201710002020.6

(22)申请日 2017.01.03

(71)申请人 昆山国显光电有限公司

地址 215300 江苏省苏州市昆山市开发区
龙腾路1号4幢

(72)发明人 张乐

(74)专利代理机构 北京国昊天诚知识产权代理
有限公司 11315

代理人 许志勇

(51)Int.Cl.

H01L 27/32(2006.01)

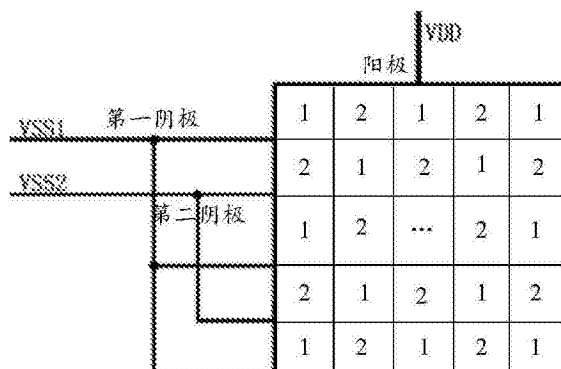
权利要求书2页 说明书7页 附图2页

(54)发明名称

一种OLED屏体及其修复方法

(57)摘要

本申请公开了一种OLED屏体及其修复方法，该OLED屏体包含阳极、第一阴极以及第二阴极，将OLED屏体包含的像素单元分为第一组像素单元以及第二组像素单元，阳极与两组像素单元的阳极相连，第一阴极与第一组像素单元的阴极相连，第二阴极与第二组像素单元的阴极相连；阳极与第一电源相连，第一电源提供恒定电压；第一阴极与第二电源相连，第二电源提供第一交变电压；第二阴极与第三电源相连，第三电源提供第二交变电压，第一交变电压与第二交变电压在同一时刻相位相反。针对其中一组像素单元，当阴极电压高于阳极电压时，可以击穿该组中存在缺陷点的像素单元，实现对该像素单元的自动修复，进而不会影响其他像素单元的发光，有效保证OLED屏体亮度的均匀性。



1. 一种OLED屏体,其特征在于,所述OLED屏体包含阳极、第一阴极、以及第二阴极,其中:

将所述OLED屏体包含的像素单元分为第一组像素单元以及第二组像素单元,所述阳极与所述第一组像素单元的阳极以及所述第二组像素单元的阳极相连,所述第一阴极与所述第一组像素单元的阴极相连,所述第二阴极与所述第二组像素单元的阴极相连;

所述阳极与第一电源相连,所述第一电源提供恒定电压;

所述第一阴极与第二电源相连,所述第二电源提供第一交变电压;

所述第二阴极与第三电源相连,所述第三电源提供第二交变电压,所述第二交变电压与所述第一交变电压在同一时刻相位相反。

2. 如权利要求1所述的OLED屏体,其特征在于,

所述第一组像素单元为所述OLED屏体中奇数行像素单元,所述第二组像素单元为所述OLED屏体中偶数行像素单元;

或,所述第一组像素单元为所述OLED屏体中奇数列像素单元,所述第二组像素单元为所述OLED屏体中偶数列像素单元。

3. 如权利要求1或2所述的OLED屏体,其特征在于,所述OLED屏体还包括掩膜板,其中:

所述掩膜板用于蒸镀得到所述OLED屏体的所述第一阴极以及所述第二阴极。

4. 一种如权利要求1至3任一项所述的OLED屏体的修复方法,其特征在于,包括:

所述第一电源向所述阳极施加恒定电压,所述第二电源向所述第一阴极施加所述第一交变电压,所述第三电源向所述第二阴极施加所述第二交变电压;

在同一时刻,所述第一交变电压大于所述恒定电压,并且所述第二交变电压小于所述恒定电压,对所述第一组像素单元进行修复;或,在同一时刻,所述第一交变电压小于所述恒定电压,并且所述第二交变电压大于所述恒定电压,对所述第二组像素单元进行修复。

5. 如权利要求4所述的OLED屏体的修复方法,其特征在于,对与所述第一阴极相连的像素单元进行修复,包括:

所述第一交变电压大于所述恒定电压,所述第一组像素单元中,正常的所述像素单元的OLED处于截止状态,存在缺陷点的所述像素单元的OLED被击穿,完成对与所述第一组像素单元的修复。

6. 如权利要求4所述的OLED屏体的修复方法,其特征在于,对与所述第二阴极相连的像素单元进行修复,包括:

所述第二交变电压大于所述恒定电压,所述第二组像素单元中,正常的所述像素单元的OLED处于截止状态,存在缺陷点的所述像素单元的OLED被击穿,完成对与所述第二组像素单元的修复。

7. 如权利要求4至6任一项所述的OLED屏体的修复方法,其特征在于,

所述第一交变电压以及所述第二交变电压为矩形脉冲电压。

8. 如权利要求7所述的OLED屏体的修复方法,其特征在于,

所述矩形脉冲电压的占空比为1:1。

9. 如权利要求8所述的OLED屏体的修复方法,其特征在于,

所述第一交变电压以及所述第二交变电压由波形发生装置产生。

10. 如权利要求9所述的OLED屏体的修复方法,其特征在于,

通过改变所述第一交变电压以及所述第二交变电压的大小,调整所述OLED屏体的亮度。

一种OLED屏体及其修复方法

技术领域

[0001] 本申请涉及显示技术领域,尤其涉及一种OLED屏体及其修复方法。

背景技术

[0002] OLED(英文全称:Organic Light-Emitting Diode,中文名称:有机电激发光二极管)是一种新型的发光器件,因其具有自发光,不需背光源、对比度高、厚度薄、视角广、反应速度快、制作过程较简单等特点,被越来越多地应用到各个显示以及照明领域。

[0003] 通常,OLED屏体中包含阳极、阴极以及阳极与阴极之间的有机层,在OLED屏体工作的过程中,可以在OLED屏体的阳极和阴极分别施加正向电压和负向电压,使得OLED屏体中包含的多个像素单元发光,进而控制整个OLED屏体发光。

[0004] 然而,在实际应用中,在制作或使用OLED屏体时,OLED屏体中不可避免的存在灰尘颗粒、裂纹等缺陷点。由于OLED屏体的阳极与阴极之间的间隔比较小(通常为几百纳米),因此,在缺陷点处阳极与阴极可能会接通,使得缺陷点处发生短路。这样,由于缺陷点处像素单元的像素电路发生短路,使得缺陷点处的该像素单元不发光,甚至影响其他像素单元不发光,例如,影响该像素单元所在行和/或所在列的其他像素单元不发光,进而可能导致OLED屏体的亮度不均匀。

发明内容

[0005] 有鉴于此,本申请实施例提供一种OLED屏体及其修复方法,用于解决现有技术中由于OLED屏体中存在的缺陷点导致的OLED屏体的亮度不均匀的问题。

[0006] 本申请实施例提供一种OLED屏体,其特征在于,所述OLED屏体包含阳极、第一阴极以及第二阴极,其中:

[0007] 将所述OLED屏体包含的像素单元分为第一组像素单元以及第二组像素单元,所述阳极与所述第一组像素单元的阳极以及所述第二组像素单元的阳极相连,所述第一阴极与所述第一组像素单元的阴极相连,所述第二阴极与所述第二组像素单元的阴极相连;

[0008] 所述阳极与第一电源相连,所述第一电源提供恒定电压;

[0009] 所述第一阴极与第二电源相连,所述第二电源提供第一交变电压;

[0010] 所述第二阴极与第三电源相连,所述第三电源提供第二交变电压,所述第二交变电压与所述第一交变电压在同一时刻相位相反。

[0011] 优选地,所述第一组像素单元为所述OLED屏体中奇数行像素单元,所述第二组像素单元为所述OLED屏体中偶数行像素单元;

[0012] 或,所述第一组像素单元为所述OLED屏体中奇数列像素单元,所述第二组像素单元为所述OLED屏体中偶数列像素单元。

[0013] 优选地,所述OLED屏体还包括掩膜板,其中:

[0014] 所述掩膜板用于蒸镀得到所述OLED屏体的所述第一阴极以及所述第二阴极。

[0015] 本申请实施例还提供一种OLED屏体的修复方法,包括:

[0016] 所述第一电源向所述阳极施加恒定电压,所述第二电源向所述第一阴极施加所述第一交变电压,所述第三电源向所述第二阴极施加所述第二交变电压;

[0017] 在同一时刻,所述第一交变电压大于所述恒定电压,并且所述第二交变电压小于所述恒定电压,对所述第一组像素单元进行修复;或,在同一时刻,所述第一交变电压小于所述恒定电压,并且所述第二交变电压大于所述恒定电压,对所述第二组像素单元进行修复。

[0018] 优选地,对与所述第一阴极相连的像素单元进行修复,包括:

[0019] 所述第一交变电压大于所述恒定电压,所述第一组像素单元中,正常的所述像素单元的OLED处于截止状态,存在缺陷点的所述像素单元的OLED被击穿,完成对所述第一组像素单元的修复。

[0020] 优选地,对与所述第二阴极相连的像素单元进行修复,包括:

[0021] 所述第二交变电压大于所述恒定电压,所述第二组像素单元中,正常的所述像素单元的OLED处于截止状态,存在缺陷点的所述像素单元的OLED被击穿,完成对所述第二组像素单元的修复。

[0022] 优选地,所述第一交变电压以及所述第二交变电压为矩形脉冲电压。

[0023] 优选地,所述矩形脉冲电压的占空比为1:1。

[0024] 优选地,所述第一交变电压以及所述第二交变电压由波形发生装置产生。

[0025] 优选地,通过改变所述第一交变电压以及所述第二交变电压的大小,调整所述OLED屏体的亮度。

[0026] 本申请实施例采用的上述至少一个技术方案能够达到以下有益效果:

[0027] 本申请实施例,将OLED屏体中的像素单元分为两组,并将OLED屏体的阴极分为两路,一路阴极与其中一组像素单元的阴极相连,另一路阴极与另一组像素单元的阴极相连,并使用在同一时刻相位相反的两个交变电压分别进行供电,这样,在OLED屏体发光的过程中,针对其中一组像素单元而言,当阴极电压高于阳极电压时,可以击穿该组中存在缺陷点的像素单元,实现对该像素单元的自动修复,进而不会影响其他像素单元的发光,相较于现有技术而言,可以有效保证OLED屏体亮度的均匀性。

附图说明

[0028] 此处所说明的附图用来提供对本申请的进一步理解,构成本申请的一部分,本申请的示意性实施例及其说明用于解释本申请,并不构成对本申请的不当限定。在附图中:

[0029] 图1为本申请实施例提供的一种OLED屏体的示意图;

[0030] 图2为本申请实施例提供的另一种OLED屏体的示意图;

[0031] 图3为本申请实施例提供的一种用于蒸镀得到第一阴极以及第二阴极的掩膜板;

[0032] 图4为本申请实施例提供的一种第一交变电压以及第二交变电压的波形图。

具体实施方式

[0033] 下面结合本申请具体实施例及相应的附图对本申请技术方案进行清楚、完整地描述。显然,所描述的实施例仅是本申请一部分实施例,而不是全部的实施例。基于本申请中的实施例,本领域普通技术人员在没有做出创造性劳动前提下所获得的所有其他实施例,

都属于本申请保护的范围。

[0034] 需要说明的是,本申请实施例提供的所述OLED屏体,可以用于显示领域,也可以用于照明领域,这里不做具体限定,本申请实施例可以以所述OLED屏体用于照明领域为例进行说明。

[0035] 以下结合附图,详细说明本申请各实施例提供的技术方案。

[0036] 实施例1

[0037] 本申请实施例提供一种OLED屏体,所述OLED屏体包含阳极、第一阴极以及第二阴极,其中,可以将所述OLED屏体中包含的像素单元分为两组,分别为第一组像素单元以及第二组像素单元,所述阳极与所述两组像素单元的阳极相连,所述第一阴极可以与所述第一组像素单元的阴极相连,所述第二阴极可以与所述第二组像素单元的阴极相连。

[0038] 其中,所述像素单元的阳极可以是所述像素单元对应的像素电路的阳极,所述像素单元的阴极可以是所述像素单元对应的像素电路的阴极。

[0039] 需要说明的是,在本申请实施例中,将所述OLED屏体包含的像素单元分为两组,可以是均匀地将所述像素单元分为两组,也可以是不均匀地将所述像素单元分为两组,这里不做具体限定。作为一种优选地方式,可以均匀地将所述像素单元分为两组。

[0040] 若均匀地将所述像素单元分为两组,那么,可以是以网格的形式将所述像素单元分为两组。

[0041] 如图1所示,图1为本申请实施例提供的一种OLED屏体的示意图。图1中每一个方格可以代表所述OLED屏体中的一个像素单元。将图1中的多个像素单元以网格的形式分为两组,其中,标1的像素单元可以分为第一组像素单元,标2的像素单元可以分为第二组像素单元。这样,所述阳极可以与所述第一组像素单元的阳极以及所述第二组像素单元的阳极相连,所述第一阴极可以与所述第一组像素单元的阴极相连,所述第二阴极可以与所述第二组像素单元的阴极相连。

[0042] 除此之外,还可以按照行或列的方式将所述像素单元均匀分为两组。

[0043] 具体地,可以将所述OLED屏体中包含的若干行像素单元按照行的数量平均分为两组,也可以将所述OLED屏体中包含的若干列像素单元按照列的数量平均分为两组,这里不做具体限定。

[0044] 作为一种优选地方式,可以将所述OLED屏体中奇数行像素单元分为第一组,并将所述OLED屏体中偶数行像素单元分为第二组;或,可以将所述OLED屏体中奇数列像素单元分为第一组,并将所述OLED屏体中偶数列像素单元分为第二组。

[0045] 如图2所示,图2为本申请实施例提供的另一种OLED屏体的示意图。

[0046] 图2中,所述OLED屏体包含若干行以及若干列像素单元,每一个像素单元中均可以包含一个发光器件OLED,图2中一个OLED可以代表一个像素单元。其中,可以将奇数行像素单元分为第一组像素单元,将偶数行像素单元分为第二组像素单元。这样,所述阳极可以与所述OLED屏体中所有像素电路的阳极相连,所述第一阴极与所述奇数行像素单元的阴极相连,所述第二阴极与所述偶数行像素电路的阴极相连。

[0047] 需要说明的是,在实际应用中,对所述第一阴极以及所述第二阴极连接的像素单元不做具体限定。

[0048] 本申请实施例中,所述阳极还可以与第一电源相连,所述第一阴极可以与第二电

源相连,所述第二阴极可以与第三电源相连,其中,所述第一电源用于提供恒定电压,所述第二电源用于提供第一交变电压,所述第三电源用于提供第二交变电压。

[0049] 所述恒定电压为正向电压,所述第一交变电压与所述第二交变电压在同一时刻相位相反,也就是说,所述第一交变电压与所述第二交变电压的频率相同,并且在同一时间周期内的任一时刻,所述第一交变电压与所述第二交变电压的相位相差180度。

[0050] 需要说明的是,在任一时刻,所述恒定电压大于所述第一交变电压,且小于所述第二交变电压,对所述第二组像素单元进行修复;或,所述恒定电压小于所述第一交变电压,且大于所述第二交变电压,对所述第一组像素单元进行修复。

[0051] 这样,在所述OLED屏体发光的过程中,所述恒定电压为所述像素单元中的OLED提供正向电压,所述第一交变电压以及所述第二交变电压为所述OLED屏体中像素单元的阴极提供交变电压的情况下,可以保证在任一时刻,所述OLED屏体中与所述第一阴极相连的像素单元或与所述第二阴极相连的像素单元可以发光,也就是说,可以保证在任一时刻,所述OLED屏体可以发光。

[0052] 本申请实施例,在所述OLED屏体发光的过程中,由于在任一时刻,所述第一交变电压或所述第二交变电压大于所述恒定电压,因此,可以实现所述OLED屏体中存在缺陷点的像素单元的修复,这样,使得存在缺陷点的像素单元不会影响该像素单元所在行和/或所在列的其他像素单元的发光。

[0053] 如图1或图2所示,所述OLED屏体的阳极可以与第一电源VDD相连,所述OLED屏体的所述第一阴极可以与第二电源VSS1相连,所述OLED屏体的所述第二阴极可以与第三电源VSS2相连。其中,第一电源VDD用于为所述阳极提供恒定电压,第二电源VSS1用于为所述第一阴极提供第一交变电压,第三电源VSS2用于为所述第二阴极提供第二交变电压。

[0054] 在图1或图2所示的OLED屏体发光的过程中,所述第一组像素单元以及所述第二组像素单元可以实现分时发光,并且,针对其中一组所述像素单元而言,在该组像素单元的阴极电压大于阳极电压时,若该组有存在缺陷点的像素单元,那么,可以实现该像素单元的修复,使得不会影响所述OLED屏体中其他像素单元的发光。

[0055] 在本申请提供的另一实施例中,所述OLED屏体还包括掩膜板,其中,所述掩膜板用于蒸镀得到所述OLED屏体的所述第一阴极以及所述第二阴极。

[0056] 在实际制作所述OLED屏体时,可以新增加一个掩膜板,并使用所述掩膜板对所述OLED屏体的阴极进行蒸镀,以得到所述第一阴极以及所述第二阴极。

[0057] 具体地,可以在确定与所述第一阴极以及所述第二阴极相连的像素单元后,蒸镀得到所述第一阴极以及所述第二阴极,其中,对所述OLED屏体的蒸镀的方法和现有技术中的方法相同。

[0058] 图3为本申请实施例提供的一种用于蒸镀得到第一阴极以及第二阴极的掩膜板。

[0059] 如图3所示,该掩膜板可以将所述OLED屏体中包含的奇数行像素单元的阴极蒸镀为所述第一阴极,并将所述OLED屏体中包含的偶数行像素单元的阴极蒸镀为所述第二阴极。

[0060] 本申请实施例,将OLED屏体中的像素单元分为两组,并将OLED屏体的阴极分为两路,一路阴极与其中一组像素单元的阴极相连,另一路阴极与另一组像素单元的阴极相连,并使用在同一时刻相位相反的两个交变电压分别进行供电,这样,在OLED屏体发光的过程

中,针对其中一组像素单元而言,当阴极电压高于阳极电压时,可以击穿该组中存在缺陷点的像素单元,实现对该像素单元的自动修复,进而不会影响其他像素单元的发光,相较于现有技术而言,可以有效保证OLED屏体亮度的均匀性。

[0061] 实施例2

[0062] 本申请实施例提供一种OLED屏体的修复方法,用于对上述实施例1中记载的所述OLED屏体中存在缺陷点的像素单元进行修复。

[0063] 其中,所述OLED屏体中的所述第一电源提供的所述恒定电压为正向电压,所述第二电源提供的所述第一交变电压以及所述第三电源提供的所述第二交变电压可以是脉冲电压,所述脉冲电压的形状可以是矩形,可以是三角形,还可以是其他形状,不做具体限定。

[0064] 作为一种优选地方式,所述第一交变电压以及所述第二交变电压可以是矩形脉冲电压,其中,这里对所述矩形脉冲电压的占空比不做具体限定。作为一种优选地方式,所述矩形脉冲电压的占空比可以是1:1。

[0065] 本申请实施例中,以所述第一交变电压以及所述第二交变电压为矩形脉冲电压为例进行说明,并且,所述矩形脉冲电压的占空比为1:1。

[0066] 图4为本申请实施例提供的一种第一交变电压以及第二交变电压的波形图。

[0067] 从图4中可以看出,第一交变电压V1以及第二交变电压V2为矩形脉冲电压,该矩形脉冲电压的时间周期为 t_1+t_2 ,其中, $t_1=t_2$,在所述时间周期内的任一时刻,第一交变电压V1的电压与第二交变电压V2的方向相反。

[0068] 本申请实施例中,所述第一组像素单元为所述OLED屏体中奇数行像素单元,所述第二组像素单元为所述OLED屏体中偶数行像素单元,也就是说,所述阳极与所述OLED屏体中所有像素电路的阳极相连,所述第一阴极与所述OLED屏体中奇数行的像素单元的阴极相连,所述第二阴极与所述OLED屏体中偶数行的像素单元的阴极相连。

[0069] 所述OLED屏体的修复方法如下所述。

[0070] 如图4所示,在所述OLED屏体发光的过程中,所述第一电源可以向所述阳极施加恒定电压V0,所述第二电源可以向所述第一阴极施加所述第一交变电压V1,所述第三电源可以向所述第二阴极施加所述第二交变电压V2。

[0071] 这样,在同一时刻,所述第一交变电压V1大于所述恒定电压V0,并且所述第二交变电压V1小于所述恒定电压V0,对所述奇数行像素单元进行修复;或,在同一时刻,所述第一交变电压V1小于所述恒定电压V0,并且所述第二交变电压V2大于所述恒定电压V0,对所述偶数行像素单元进行修复。

[0072] 具体地,在 t_1 时间段内的任一时刻,所述第一交变电压V1大于所述恒定电压V0,所述第二交变电压V2小于所述恒定电压V0,这样,在与所述第一阴极相连的奇数行像素单元中的OLED处于截止状态,奇数行像素单元不发光,在与所述第二阴极相连的偶数行像素单元中的OLED处于导通状态,偶数行像素单元发光。

[0073] 此时,如果奇数行像素单元中存在缺陷点,由于缺陷点处像素单元的像素电路表现为短路,且其他不存在缺陷点的像素单元中的OLED处于截止状态,因此,流过缺陷点处像素单元中的OLED的电流就会很大,当电流大于该OLED所能承受的最大电流时,存在缺陷点的所述像素单元的OLED被击穿,一旦OLED被击穿,该像素单元将不会影响所述OLED屏体中其他像素单元的发光,即完成对与奇数行的像素单元的修复。

[0074] 在 t_2 时间段内的任一时刻,所述第一交变电压 V_1 小于所述恒定电压 V_0 ,所述第二交变电压 V_2 大于所述恒定电压 V_0 ,这样,在与所述第一阴极相连的奇数行像素单元中的OLED处于导通状态,奇数行像素单元发光,在与所述第二阴极相连的偶数行像素单元中的OLED处于截止状态,偶数行像素单元不发光。

[0075] 此时,如果偶数行像素单元中存在缺陷点,由于缺陷点处的像素单元的像素电路表现为短路,且其他不存在缺陷点的像素单元中的OLED处于截止状态,因此,流过缺陷点处像素单元中的OLED的电流就会很大,当电流大于该OLED所能承受的最大电流时,该存在缺陷点的所述像素单元的OLED被击穿,一旦OLED被击穿,该像素单元将不会影响所述OLED屏体中其他像素单元的发光,即完成对与偶数行的像素单元的修复。

[0076] 基于上述原理,在实际应用中,可以在所述OLED屏体发光的过程中,使用所述恒定电压 V_0 持续对所述阳极供电,并使用所述第一交变电压 V_1 以及所述第二交变电压 V_2 分别持续对所述第一阴极以及所述第二阴极供电,这样,不仅可以修复所述OLED屏体在制作过程中产生的缺陷点,还可以修复所述OLED屏体在使用过程中产生的缺陷点,使得缺陷点不会影响到所述OLED屏体中其他像素单元的发光,进而保证OLED屏体亮度的均匀性。

[0077] 本申请实施例中,所述第一交变电压以及所述第二交变电压可以由波形发生装置产生。所述波形发生装置可以是一个,也可以是两个,不做具体限定。

[0078] 除此之外,还可以通过调节所述第一交变电压以及所述第二交变电压的大小,对所述OLED屏体的亮度进行调整。具体调整方法可以根据实际情况确定,这里不做具体限定。

[0079] 需要说明的是,相较于现有技术的OLED屏体中所有正常的像素单元均发光的情况,本申请实施例中,由于在任一时刻,所述OLED屏体中只有其中一组像素单元发光,即所述OLED屏体中的两组像素单元分时发光,因此,本申请实施例提供的OLED屏体的修复方法,还可以有效提高所述OLED屏体的使用寿命。

[0080] 本申请实施例,将OLED屏体中奇数行像素单元分为一组,偶数行像素单元分为另一组,并将OLED屏体的阴极分为两路,一路阴极与奇数行像素单元的阴极相连,另一路阴极与偶数行像素单元的阴极相连,并使用在同一时刻相位相反的两个矩形脉冲电压分别进行供电,这样,在OLED屏体发光的过程中,奇偶行像素单元可以实现分时发光,并且,针对其中一行像素单元而言,当阴极电压高于阳极电压时,可以击穿存在缺陷点的像素单元,实现对该像素单元的自动修复,进而不会影响其他像素单元的发光,有效保证OLED屏体亮度的均匀性。

[0081] 本领域内的技术人员应明白,本申请是参照根据本申请实施例的方法、装置(设备)的流程图和/或方框图来描述的。尽管已描述了本申请的优选实施例,但本领域内的技术人员一旦得知了基本创造性概念,则可对这些实施例作出另外的变更和修改。所以,所附权利要求意欲解释为包括优选实施例以及落入本申请范围的所有变更和修改。

[0082] 还需要说明的是,术语“包括”、“包含”或者其任何其他变体意在涵盖非排他性的包含,从而使得包括一系列要素的过程、方法、商品或者设备不仅包括那些要素,而且还包括没有明确列出的其他要素,或者是还包括为这种过程、方法、商品或者设备所固有的要素。在没有更多限制的情况下,由语句“包括一个……”限定的要素,并不排除在包括所述要素的过程、方法、商品或者设备中还存在另外的相同要素。

[0083] 以上所述仅为本申请的实施例而已,并不用于限制本申请。对于本领域技术人员

来说,本申请可以有各种更改和变化。凡在本申请的精神和原理之内所作的任何修改、等同替换、改进等,均应包含在本申请的权利要求范围之内。

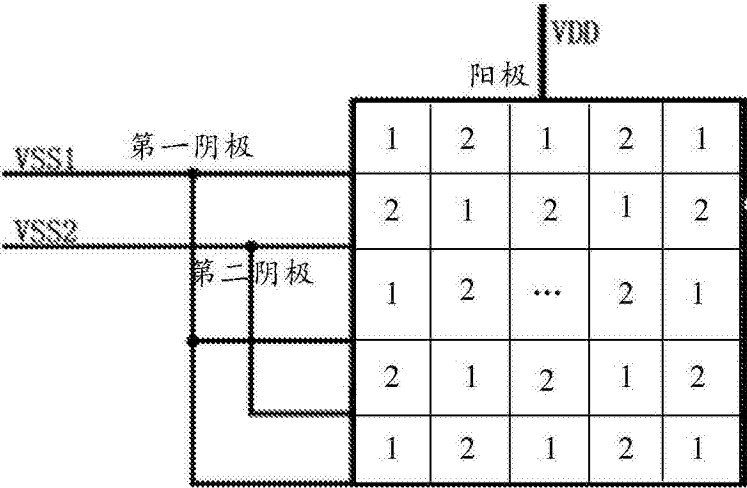


图1

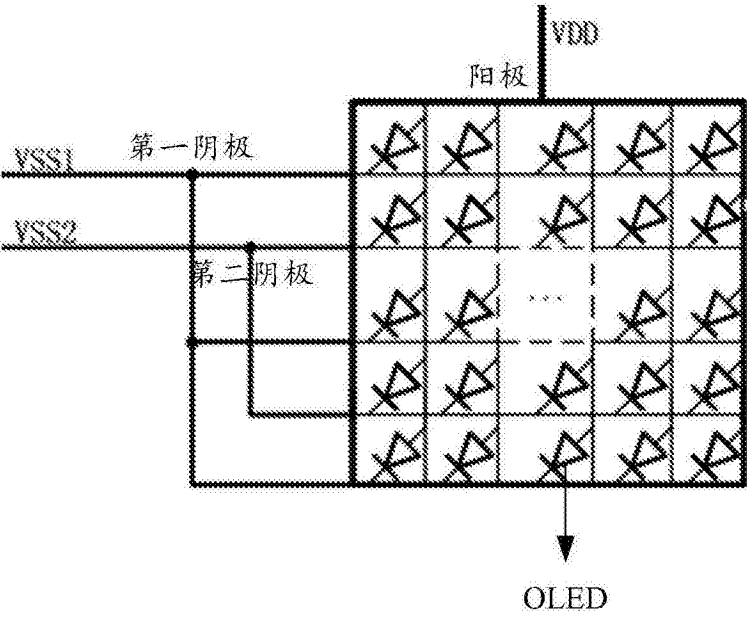


图2

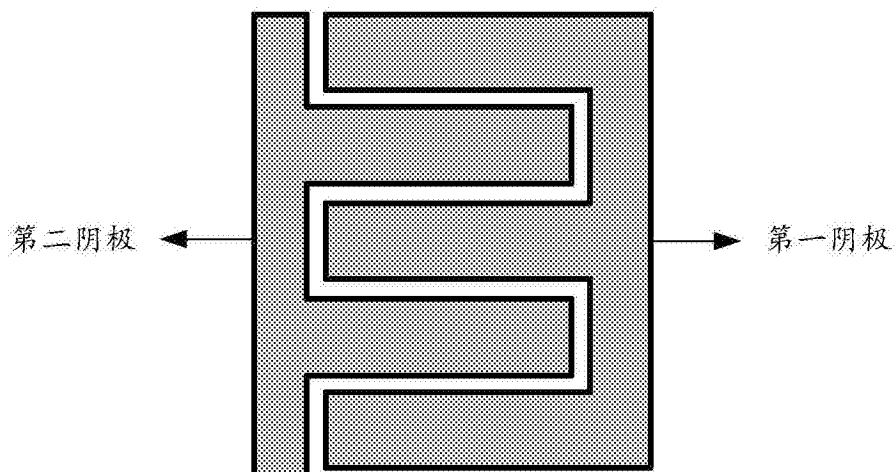


图3

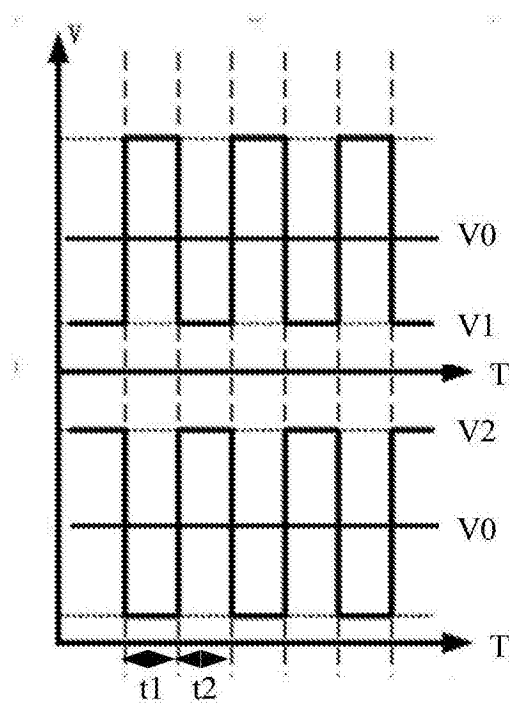


图4

专利名称(译)	一种OLED屏体及其修复方法		
公开(公告)号	CN106711182A	公开(公告)日	2017-05-24
申请号	CN201710002020.6	申请日	2017-01-03
[标]申请(专利权)人(译)	昆山国显光电有限公司		
申请(专利权)人(译)	昆山国显光电有限公司		
当前申请(专利权)人(译)	昆山国显光电有限公司		
[标]发明人	张乐		
发明人	张乐		
IPC分类号	H01L27/32		
CPC分类号	H01L27/3241		
代理人(译)	许志勇		
其他公开文献	CN106711182B		
外部链接	Espacenet SIPO		

摘要(译)

本申请公开了一种OLED屏体及其修复方法，该OLED屏体包含阳极、第一阴极以及第二阴极，将OLED屏体包含的像素单元分为第一组像素单元以及第二组像素单元，阳极与两组像素单元的阳极相连，第一阴极与第一组像素单元的阴极相连，第二阴极与第二组像素单元的阴极相连；阳极与第一电源相连，第一电源提供恒定电压；第一阴极与第二电源相连，第二电源提供第一交变电压；第二阴极与第三电源相连，第三电源提供第二交变电压，第一交变电压与第二交变电压在同一时刻相位相反。针对其中一组像素单元，当阴极电压高于阳极电压时，可以击穿该组中存在缺陷点的像素单元，实现对该像素单元的自动修复，进而不会影响其他像素单元的发光，有效保证OLED屏体亮度的均匀性。

