



(12)发明专利申请

(10)申请公布号 CN 110544715 A

(43)申请公布日 2019.12.06

(21)申请号 201910944858.6

(22)申请日 2019.09.30

(71)申请人 昆山国显光电有限公司

地址 215300 江苏省昆山市开发区龙腾路1号4幢

(72)发明人 张露 张金方 韩珍珍 毛祖攀

(74)专利代理机构 北京同立钧成知识产权代理有限公司 11205

代理人 张海明 刘芳

(51)Int.Cl.

H01L 27/32(2006.01)

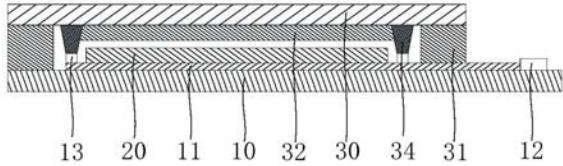
权利要求书1页 说明书7页 附图2页

(54)发明名称

OLED显示面板及OLED显示装置

(57)摘要

本发明提供一种OLED显示面板及OLED显示装置,涉及显示技术领域,用于解决电源总线上的电压降较大的技术问题。该OLED显示面板包括衬底和在衬底上设置的发光单元阵列,以及用于封装发光单元阵列的封装层,衬底上设置有位于发光单元阵列周围的电源总线,封装层的内部设置有电源支线,电源支线位于发光单元阵列的非显示区,电源支线与电源总线并联。本发明提供的OLED显示面板及OLED显示装置通过在封装层中设置与电源总线并联的电源支线,能够降低电源总线和电源支线并联后的总电阻,从而降低电源总线上的电压降,使得OLED显示面板的显示亮度均匀。



1. 一种OLED显示面板,其特征在于,包括衬底和在所述衬底上设置的发光单元阵列,以及用于封装所述发光单元阵列的封装层;

所述衬底上设置有位于所述发光单元阵列周围的电源总线;

所述封装层的内部设置有电源支线,所述电源支线位于所述发光单元阵列的非显示区;

其中,所述电源支线与所述电源总线并联。

2. 根据权利要求1所述的OLED显示面板,其特征在于,所述电源总线包括高电平电源总线和低电平电源总线;

所述电源支线包括高电平电源支线和低电平电源支线;

其中,所述高电平电源支线与所述高电平电源总线并联,所述低电平电源支线与所述低电平电源总线并联。

3. 根据权利要求2所述的OLED显示面板,其特征在于,所述高电平电源支线包括横纵交错设置的多条高电平电源支线。

4. 根据权利要求2或3所述的OLED显示面板,其特征在于,所述低电平电源支线包括横纵交错设置的多条低电平电源支线。

5. 根据权利要求2所述的OLED显示面板,其特征在于,所述高电平电源支线和所述低电平电源支线在所述封装层内同层设置。

6. 根据权利要求2所述的OLED显示面板,其特征在于,所述高电平电源支线和所述低电平电源支线在所述封装层内异层设置。

7. 根据权利要求2所述的OLED显示面板,其特征在于,所述高电平电源总线和所述高电平电源支线的连接位置至少有两处,所述高电平电源总线和所述高电平电源支线的其中两处所述连接位置位于所述衬底同一侧的相对两个方位上。

8. 根据权利要求2或7所述的OLED显示面板,其特征在于,所述低电平电源总线和所述低电平电源支线的连接位置至少有两处,所述低电平电源总线和所述低电平电源支线的其中两处所述连接位置设置在所述衬底同一侧的相对两个方位上。

9. 根据权利要求2所述的OLED显示面板,其特征在于,所述高电平电源总线和所述高电平电源支线的连接位置有四处,所述高电平电源总线和所述高电平电源支线的每相邻两个所述连接位置分别与所述衬底的几何中心的连线呈90度;

所述低电平电源总线和所述低电平电源支线的连接位置有四处,所述低电平电源总线和所述低电平电源支线的每相邻两个所述连接位置分别与所述衬底的几何中心的连线呈90度。

10. 一种OLED显示装置,其特征在于,包括权利要求1-9任一项所述的OLED显示面板。

OLED显示面板及OLED显示装置

技术领域

[0001] 本发明涉及显示技术领域,尤其涉及一种OLED显示面板及OLED显示装置。

背景技术

[0002] 随着半导体技术的发展,有机发光二极管显示面板(Organic Light-Emitting Diode,简称为OLED)因具有亮度高、功耗低、响应快、清晰度高、发光效率高以及可以弯折等优点得到了广泛的应用。

[0003] OLED显示面板通常包括薄膜晶体管(Thin Film Transistor,简称为TFT)基板和发光单元阵列,TFT基板上设置有电源总线,电源总线包括高电平电源总线和低电平电源总线,高电平电源总线和低电平电源总线用于给发光单元阵列中的发光单元供电,高电平电源总线和低电平电源总线设置在OLED显示面板的边框内,即高电平电源总线和低电平电源总线隐藏在边框内,以提高OLED显示面板的美观性。

[0004] 然而,OLED显示面板边框内的空间有限,导致高电平电源总线和低电平电源总线的线宽很小,进而导致高电平电源总线和低电平电源总线的电阻较大,如此,高电平电源总线和低电平电源总线上的电压降增大,也即,电源总线上的电压降增大,造成OLED显示面板的显示亮度不均匀。

发明内容

[0005] 鉴于上述问题,本发明实施例提供一种OLED显示面板及OLED显示装置,以降低电源总线上的电压降,使得OLED显示面板的显示亮度均匀。

[0006] 为了实现上述目的,本发明实施例提供如下技术方案:

[0007] 本发明实施例的第一方面提供一种OLED显示面板,包括衬底和在衬底上设置的发光单元阵列,以及用于封装发光单元阵列的封装层;

[0008] 衬底上设置有位于发光单元阵列周围的电源总线;

[0009] 封装层的内部设置有电源支线,电源支线位于发光单元阵列的非显示区;

[0010] 其中,电源支线与电源总线并联。

[0011] 与现有技术相比,本发明实施例提供的OLED显示面板具有如下优点:

[0012] 在本发明实施例提供的OLED显示面板中,在封装层中设置了电源支线,且电源支线位于发光单元阵列的非显示区中,避免遮挡发光单元发光。通过在封装层中设置与电源总线并联的电源支线,能够降低电源支线与电源总线并联后的总电阻,从而降低电源总线上的电压降,使得OLED显示面板的显示亮度均匀。

[0013] 作为本发明实施例OLED显示面板的一种改进,电源总线包括高电平电源总线和低电平电源总线;

[0014] 电源支线包括高电平电源支线和低电平电源支线;

[0015] 其中,高电平电源支线与高电平电源总线并联,低电平电源支线与低电平电源总线并联。

[0016] 作为本发明实施例OLED显示面板的一种改进,高电平电源支线包括横纵交错设置的多条高电平电源支线。

[0017] 作为本发明实施例OLED显示面板的一种改进,低电平电源支线包括横纵交错设置的多条低电平电源支线。

[0018] 作为本发明实施例OLED显示面板的一种改进,高电平电源支线和低电平电源支线在封装层内同层设置。

[0019] 作为本发明实施例OLED显示面板的一种改进,高电平电源支线和低电平电源支线在封装层内异层设置。

[0020] 作为本发明实施例OLED显示面板的一种改进,高电平电源总线和高电平电源支线的连接位置至少有两处,高电平电源总线和高电平电源支线的其中两处连接位置位于衬底同一侧的相对两个方位上。

[0021] 作为本发明实施例OLED显示面板的一种改进,低电平电源总线和低电平电源支线的连接位置至少有两处,低电平电源总线和低电平电源支线的其中两处连接位置设置在衬底同一侧的相对两个方位上。

[0022] 作为本发明实施例OLED显示面板的一种改进,高电平电源总线和高电平电源支线的连接位置有四处,高电平电源总线和高电平电源支线的每相邻两个连接位置分别与衬底的几何中心的连线呈90度;

[0023] 低电平电源总线和低电平电源支线的连接位置有四处,低电平电源总线和低电平电源支线的每相邻两个连接位置分别与衬底的几何中心的连线呈90度。

[0024] 本发明实施例的第二方面提供一种OLED显示装置,其包括上述技术方案中的OLED显示面板。

[0025] 除了上面所描述的本发明实施例解决的技术问题、构成技术方案的技术特征以及由这些技术方案的技术特征所带来的有益效果外,本发明实施例提供的OLED显示面板及OLED显示装置所能解决的其他技术问题、技术方案中包含的其他技术特征以及这些技术特征带来的有益效果,将在具体实施方式中作出进一步详细的说明。

附图说明

[0026] 为了更清楚地说明本发明实施例或现有技术中的技术方案,下面将对实施例或现有技术描述中所需要使用的附图作一简单地介绍,显而易见地,下面描述中的附图是本发明的一些实施例,对于本领域普通技术人员来讲,在不付出创造性劳动的前提下,还可以根据这些附图获得其他的附图。

[0027] 图1为本发明实施例提供的OLED显示面板的结构示意图;

[0028] 图2为图1中衬底上的布线图;

[0029] 图3为图1中封装层中的一种布线图;

[0030] 图4为图1中封装层中的另一种布线图;

[0031] 图5为图4中封装层的结构示意图。

[0032] 附图标记说明:

[0033] 10:衬底;

[0034] 11:高电平电源分线;

- [0035] 12:芯片;
- [0036] 13:第二导电凸起;
- [0037] 20:发光单元阵列;
- [0038] 30:封装层;
- [0039] 31:封装胶;
- [0040] 32:高电平电源支线;
- [0041] 33:低电平电源支线;
- [0042] 34:第一导电凸起;
- [0043] 35:第三导电凸起;
- [0044] 40:高电平电源总线;
- [0045] 50:低电平电源总线。

具体实施方式

[0046] 为了使本发明实施例的上述目的、特征和优点能够更加明显易懂，下面将结合本发明实施例中的附图，对本发明实施例中的技术方案进行清楚、完整地描述。显然，所描述的实施例仅仅是本发明的一部分实施例，而不是全部的实施例。基于本发明中的实施例，本领域普通技术人员在没有作出创造性劳动的前提下所获得的所有其它实施例，均属于本发明保护的范围。

[0047] OLED显示面板通常包括边框以及设置于边框内的衬底，衬底上设置有发光单元阵列、高电平电源总线以及低电平电源总线，高电平电源总线和低电平电源总线用于给发光单元阵列中的发光单元供电，高电平电源总线和低电平电源总线设置在边框内，边框内的空间有限，将高电平电源总线和低电平电源总线同时设置在边框中，导致高电平电源总线和低电平电源总线的线宽很小，高电平电源总线和低电平电源总线的电阻变大，高电平电源总线和低电平电源总线上的电压降增大，由于OLED显示面板中各个发光单元均连接到高电平电源总线和低电平电源总线上，对应地，OLED显示面板的各个发光单元上的电压降也增大，导致了OLED显示面板的显示亮度不均匀。虽然可以通过加宽边框的方式增加边框内的空间，以增大高电平电源总线和低电平电源总线的线宽，但是增加边框宽度，不符合当前窄边框或无边框的发展趋势。

[0048] 本发明实施例提供一种OLED显示面板，如图2所示，其包括衬底10和在衬底10上设置的发光单元阵列20，以及用于封装发光单元矩阵20的封装层30。其中，

[0049] 衬底10可以为硬质衬底，如玻璃衬底、塑料衬底，也可以为柔性衬底，如包括PI材料(聚酰亚胺)的柔性衬底，衬底10用于支撑设置在其上的器件。

[0050] 发光单元阵列20包括呈阵列排布的多个发光单元，各发光单元由像素界定层分隔开，发光单元所在的区域为发光单元阵列的显示区，像素界定层所在的区域为发光单元阵列的非显示区，或者说，相邻发光单元之间的区域为发光单元阵列的非显示区。

[0051] 如图1所示，封装层30位于发光单元阵列20的上方，封装层30与衬底10之间可通过封装胶31连接，封装层30用于封装发光单元阵列20，防止水氧等进入到发光单元中，保证发光单元阵列20的可靠工作。具体地，发光单元中的有机发光二级管所采用的半导体材料为有机分子材料，这种有机分子材料在水汽和氧气环境中不稳定，封装层30封装发光单元阵

列20,隔绝了发光单元阵列20中的半导体材料与水汽和氧气接触,进而保证了发光单元阵列20的正常使用。

[0052] 如图2所示,衬底10上设置有位于发光单元阵列20周围的电源总线,电源总线包括高电平电源总线40和低电平电源总线50,其中,高电平电源总线40指与电源的高压端电连接的导线,低电平电源总线50指与电源的低压端电连接的导线。

[0053] 如图2所示,衬底10上还设置有多条横纵交错设置的高电平电源分线11,多条横纵交错设置的高电平电源分线11与高电平电源总线40电连接,多个发光单元与对应的高电平电源分线11电连接,进而实现发光单元连接在高电平电源总线40上。

[0054] 衬底10上还设置有一个导电膜,导电膜与低电平电源总线50电连接,发光单元通过导电膜连接在低电平电源总线50上。

[0055] 如图1所示,衬底10上还设置有与高电平电源总线40和低电平电源总线50相连的芯片12,芯片12可用于控制发光单元阵列20中的每一个发光单元的发光时长、发光开始时刻、发光结束时刻等。

[0056] 如图1所示,封装层30的内部设置有电源支线,电源支线位于发光单元阵列20的非显示区,电源支线包括高电平电源支线32和低电平电源支线33,在一个具体的实施例中,高电平电源支线32的数量为多条,低电平电源支线33的数量为多条,每条高电平电源支线32位于发光单元阵列20的非显示区,每条低电平电源支线33位于发光单元阵列20的非显示区。前述发光单元阵列20的非显示区指相邻两列发光单元之间的间隙以及相邻两排发光单元之间的间隙。将每条高电平电源支线32设置在发光单元阵列20的非显示区,每条低电平电源支线33设置在发光单元阵列20的非显示区,能够避免高电平电源支线32和低电平电源支线33阻挡发光单元发出的光线,进而保证OLED显示面板正常显示。

[0057] 本发明实施例的OLED显示面板,电源支线与电源总线并联,能够降低电源支线与电源总线并联后的总电阻,从而降低电源总线上的电压降,使得OLED显示面板的显示亮度均匀。

[0058] 在一个具体的实施例中,一方面,高电平电源支线32与高电平电源总线40并联,高电平电源支线32与高电平电源总线40并联后的总电阻变小,高电平电源总线40上的电压降减小,OLED显示面板的显示亮度均匀性提高;另一方面,低电平电源支线33与低电平电源总线50并联,低电平电源支线33与低电平电源总线50并联后的总电阻变小,低电平电源总线50上的电压降减小,OLED显示面板的显示亮度均匀性提高。

[0059] 在一个可行的具体实施例中,如图3和图4所示,高电平电源支线32包括横纵交错设置的多条高电平电源支线32,横纵交错设置的多条高电平电源支线32对应设置在发光单元阵列20的非显示区。将多条高电平电源支线32横纵交错设置,不仅可以降低高电平电源支线32与高电平电源总线40并联后的电阻,进而降低高电平电源总线40上的电压降,而且实现了合理布局,避免了高电平电源支线32遮挡发光单元的光线。

[0060] 在一个可行的具体实施例中,如图3所示,低电平电源支线33包括横纵交错设置的多条低电平电源支线33,横纵交错设置的多条低电平电源支线33对应设置在发光单元阵列20的非显示区。将多条低电平电源支线33横纵交错设置,不仅可以降低低电平电源支线33与低电平电源总线50并联后的电阻,进而降低低电平电源总线50上的电压降,而且实现了合理布局,避免了低电平电源支线33遮挡发光单元的光线。

[0061] 本发明实施例的OLED显示面板,如图3所示,高电平电源支线32和低电平电源支线33在封装层30内同层设置,也即,高电平电源支线32和低电平电源支线33位于封装层30的同一平面上。在一个具体示例中,封装层30的面向发光单元阵列20的侧壁的一半区域上设置高电平电源支线32,封装层30的面向发光单元阵列20的侧壁的另一半区域上设置低电平电源支线33。具体地,高电平电源支线32中的数量为多条,多条高电平电源支线32横纵交错设置,低电平电源支线33的数量为多条,多条低电平电源支线33横纵交错设置。

[0062] 本发明实施例的OLED显示面板,如图4和图5所示,高电平电源支线32和低电平电源支线33在封装层30内异层设置,也即,高电平电源支线32和低电平电源支线33位于封装层30的不同平面。在一个具体示例中,封装层30的面向发光单元阵列20的侧壁与低电平电源支线33相对,低电平电源支线33的背离封装层30的一侧设置高电平电源支线32。具体地,高电平电源支线32的数量为多条,多条高电平电源支线32横纵交错设置,低电平电源支线33的数量为多条,多条低电平电源支线33横纵交错设置。

[0063] 在一个具体的实施例中,高电平电源总线40和高电平电源支线32的连接位置至少有两处,高电平电源总线40和高电平电源支线32的其中两处连接位置位于衬底10同一侧的相对两个方位上,如此,可以进一步减小高电平电源总线40上的电压降,使得OLED显示面板的显示亮度均匀性提高。具体地,高电平电源总线40和高电平电源支线32的连接位置有四处,高电平电源总线40和高电平电源支线32的每相邻两个连接位置分别与衬底10的几何中心的连线呈90度。在一个具体示例中,衬底10面向封装层30的一侧壁为矩形,高电平电源总线40和高电平电源支线32的四个连接位置对应位于矩形的四个边上。

[0064] 在一个具体的实施例中,低电平电源总线50和低电平电源支线33的连接位置至少有两处,低电平电源总线50和低电平电源支线33的其中两处连接位置设置在衬底10同一侧的相对两个方位上,如此,可以进一步减小低电平电源总线50上的电压降,使得OLED显示面板的显示亮度均匀性提高。具体地,低电平电源总线50和低电平电源支线33的连接位置有四处,低电平电源总线50和低电平电源支线33的每相邻两个连接位置分别与衬底10的几何中心的连线呈90度。在一个具体示例中,衬底10面向封装层30的一侧壁为矩形,低电平电源总线50和低电平电源支线33的四个连接位置对应位于矩形的四个边上。

[0065] 在一个可行的实施例中,如图1和图5所示,高电平电源支线32上设置有朝向衬底10的至少两个第一导电凸起34,衬底10上设置有与至少两个第一导电凸起34分别接触的第二导电凸起13,第一导电凸起34和第二导电凸起13均位于衬底10的边缘,第一导电凸起34和第二导电凸起13电接触,实现高电平电源支线32与高电平总线40电连接。

[0066] 其中,第一导电凸起34的结构和第二导电凸起13的结构不做具体的限制,只要可以实现第一导电凸起34和第二导电凸起13的电接触即可。例如,第一导电凸起34为圆锥台,第二导电凸起13为圆柱体,第一导电凸起34的外侧壁与高电平电源支线32电连接,第一导电凸起34的远离封装层30的一端与第二导电凸起13的靠近封装层30的一端电接触,第二导电凸起13的另一端与高电平电源总线40电连接。

[0067] 具体示例中,至少两个第一导电凸起34的数量为多个,多个第一导电凸起34等间隔排布,且位于衬底10的边缘,等间隔排布的多个第一导电凸起34能够实现高电平电源支线32和高电平电源总线40多点连接,多点连接一方面能够使得高电平电源支线32与高电平电源总线40之间可靠连接,另一方面能够降低高电平电源支线32与高电平电源总线40并联

后的总电阻,使得高电平电源总线40上的电压降变小,实现本发明实施例的OLED显示面板的显示均匀性提高。

[0068] 在一个可行的实施例中,如图5所示,低电平电源支线33上设置有朝向衬底10的至少两个第三导电凸起35,衬底10上设置有与至少两个第三导电凸起35分别接触的第四导电凸起,第三导电凸起35和第四导电凸起均位于衬底10的边缘,第三导电凸起35和第四导电凸起电接触,实现低电平电源支线33与低电平总线50电连接。

[0069] 其中,第三导电凸起35的结构和第四导电凸起的结构不做具体的限制,只要可以实现第三导电凸起35和第四导电凸起的电接触即可。例如,第三导电凸起35为圆锥台,第四导电凸起为圆柱体,第三导电凸起35的外侧壁与低电平电源支线33电连接,第三导电凸起35的远离封装层30的一端与第四导电凸起的靠近封装层30的一端电接触,第四导电凸起的另一端与低电平电源总线50电连接。

[0070] 具体示例中,至少两个第三导电凸起35的数量为多个,多个第三导电凸起35等间隔排布,且位于衬底10的边缘,等间隔排布的多个第三导电凸起35能够实现低电平电源支线33和低电平电源总线50多点连接,多点连接一方面能够使得低电平电源支线33与低电平电源总线50之间可靠连接,另一方面能够降低低电平电源支线33与低电平电源总线50并联后的总电阻,使得低电平电源总线50上的电压降变小,实现本发明实施例的OLED显示面板的显示均匀性提高。

[0071] 本发明实施例还提供一种OLED显示装置,其包括上述任一实施例中的OLED显示面板,本发明实施例中的OLED显示装置例如可以是手机,电脑、平板、大屏等,本发明实施例中的OLED显示装置,由于OLED显示面板中的高电平电源总线40和低电平电源总线50上的电压降很小,OLED显示装置中的OLED显示面板显示均匀性提高,显示效果更好。

[0072] 在本发明的描述中,需要理解的是,术语“中心”、“纵向”、“横向”、“长度”、“宽度”、“厚度”、“上”、“下”、“前”、“后”、“左”、“右”、“竖直”、“水平”、“顶”、“底”“内”、“外”、“顺时针”、“逆时针”、“轴向”、“径向”、“周向”等指示的方位或位置关系为基于附图所示的方位或位置关系,仅是为了便于描述本发明和简化描述,而不是指示或暗示所指的装置或元件必须具有特定的方位、以特定的方位构造和操作,因此不能理解为对本发明的限制。

[0073] 此外,术语“第一”、“第二”仅用于描述目的,而不能理解为指示或暗示相对重要性或者隐含指明所指示的技术特征的数量。由此,限定有“第一”、“第二”的特征可以明示或者隐含地包括至少一个该特征。在本发明的描述中,“多个”的含义是至少两个,例如两个,三个等,除非另有明确具体的限定。

[0074] 在本发明中,除非另有明确的规定和限定,术语“安装”、“相连”、“连接”、“固定”等术语应做广义理解,例如,可以是固定连接,也可以是可拆卸连接,或成一体;可以是机械连接,也可以是电连接或彼此可通讯;可以是直接相连,也可以通过中间媒介间接相连,可以是两个元件内部的连通或两个元件的相互作用关系,除非另有明确的限定。对于本领域的普通技术人员而言,可以根据具体情况理解上述术语在本发明中的具体含义。

[0075] 在本发明中,除非另有明确的规定和限定,第一特征在第二特征“上”或“下”可以是第一和第二特征直接接触,或第一和第二特征通过中间媒介间接接触。而且,第一特征在第二特征“之上”、“上方”和“上面”可是第一特征在第二特征正上方或斜上方,或仅仅表示第一特征水平高度高于第二特征。第一特征在第二特征“之下”、“下方”和“下面”可以是第

一特征在第二特征正下方或斜下方,或仅仅表示第一特征水平高度小于第二特征。

[0076] 本说明书中各实施例或实施方式采用递进的方式描述,每个实施例重点说明的都是与其他实施例的不同之处,各个实施例之间相同相似部分相互参见即可。

[0077] 在本说明书的描述中,参考术语“一个实施例”、“一些实施例”、“示例”、“具体示例”、或“一些示例”等的描述意指结合该实施例或示例描述的具体特征、结构、材料或者特点包含于本发明的至少一个实施例或示例中。在本说明书中,对上述术语的示意性表述不必须针对的是相同的实施例或示例。而且,描述的具体特征、结构、材料或者特点可以在任一个或多个实施例或示例中以合适的方式结合。此外,在不相互矛盾的情况下,本领域的技术人员可以将本说明书中描述的不同实施例或示例以及不同实施例或示例的特征进行结合和组合。

[0078] 最后应说明的是:以上各实施例仅用以说明本发明的技术方案,而非对其限制;尽管参照前述各实施例对本发明进行了详细的说明,本领域的普通技术人员应当理解:其依然可以对前述各实施例所记载的技术方案进行修改,或者对其中部分或者全部技术特征进行等同替换;而这些修改或者替换,并不使相应技术方案的本质脱离本发明各实施例技术方案的范围。

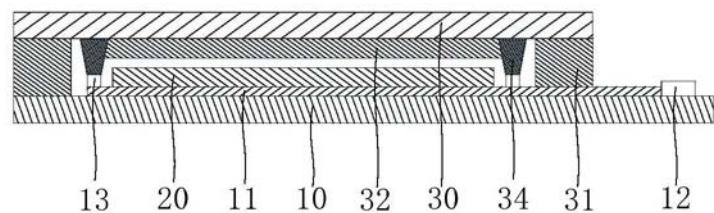


图1

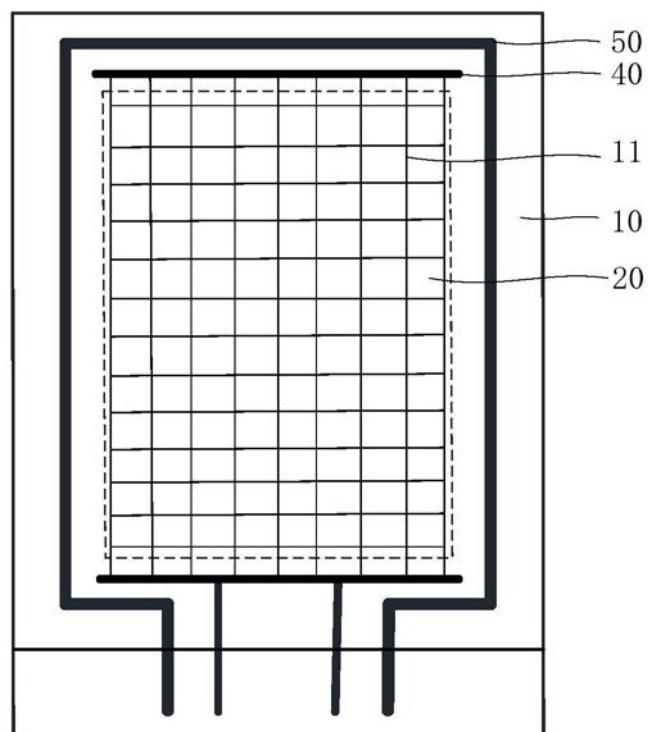


图2

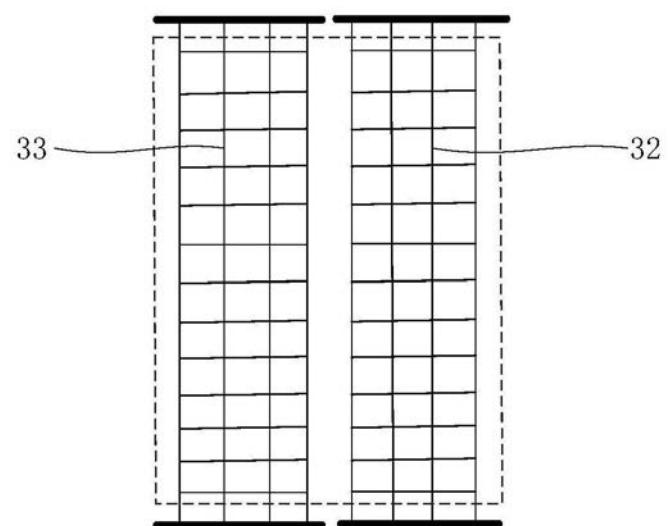


图3

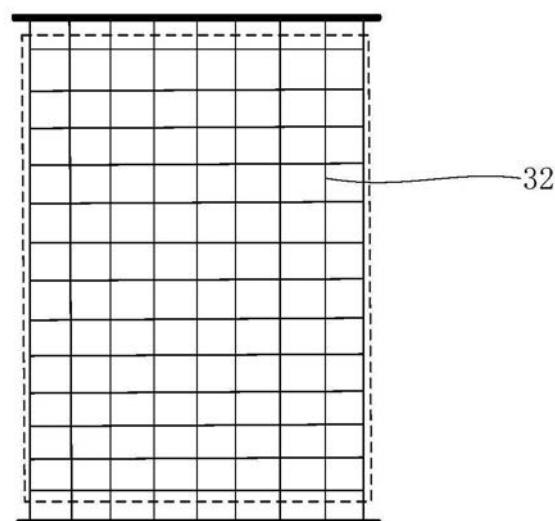


图4

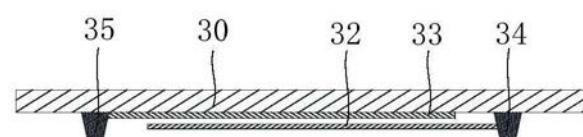


图5

专利名称(译)	OLED显示面板及OLED显示装置		
公开(公告)号	CN110544715A	公开(公告)日	2019-12-06
申请号	CN201910944858.6	申请日	2019-09-30
[标]申请(专利权)人(译)	昆山国显光电有限公司		
申请(专利权)人(译)	昆山国显光电有限公司		
当前申请(专利权)人(译)	昆山国显光电有限公司		
[标]发明人	张露 张金方 韩珍珍 毛祖攀		
发明人	张露 张金方 韩珍珍 毛祖攀		
IPC分类号	H01L27/32		
CPC分类号	H01L27/3279		
代理人(译)	张海明 刘芳		
外部链接	Espacenet Sipo		

摘要(译)

本发明提供一种OLED显示面板及OLED显示装置，涉及显示技术领域，用于解决电源总线上的电压降较大的技术问题。该OLED显示面板包括衬底和在衬底上设置的发光单元阵列，以及用于封装发光单元阵列的封装层，衬底上设置有位于发光单元阵列周围的电源总线，封装层的内部设置有电源支线，电源支线位于发光单元阵列的非显示区，电源支线与电源总线并联。本发明提供的OLED显示面板及OLED显示装置通过在封装层中设置与电源总线并联的电源支线，能够降低电源总线和电源支线并联后的总电阻，从而降低电源总线上的电压降，使得OLED显示面板的显示亮度均匀。

