



(12) 实用新型专利

(10) 授权公告号 CN 204067442 U

(45) 授权公告日 2014. 12. 31

(21) 申请号 201420377127. 0

(ESM) 同样的发明创造已同日申请发明专利

(22) 申请日 2014. 07. 09

(73) 专利权人 京东方科技集团股份有限公司

地址 100015 北京市朝阳区酒仙桥路 10 号

(72) 发明人 马利飞

(74) 专利代理机构 北京中博世达专利商标代理

有限公司 11274

代理人 申健

(51) Int. Cl.

H01L 51/52 (2006. 01)

H01L 51/56 (2006. 01)

G23C 14/04 (2006. 01)

H01L 27/32 (2006. 01)

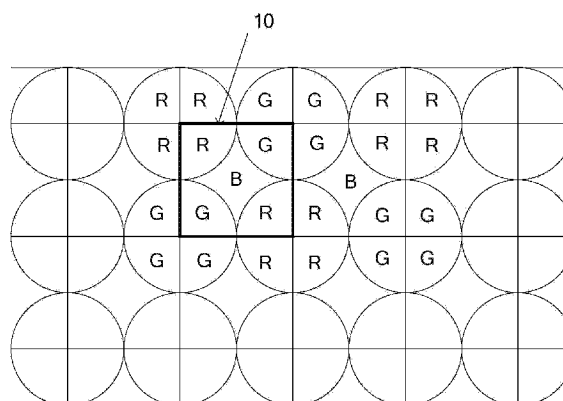
权利要求书1页 说明书8页 附图6页

(54) 实用新型名称

一种 OLED 显示器件及蒸镀用掩模板

(57) 摘要

本实用新型实施例提供了一种 OLED 显示器件及蒸镀用掩模板, 涉及显示领域, 可解决同等分辨率情况下, 掩模板蒸镀开口制作难度的问题, 且在蒸镀开口能达到最小精度情况下, 可解决分辨率难以提高的问题。OLED 显示器件的像素单元包括五个子像素, 五个子像素中包括至少一个红色、至少一个绿色和至少一个蓝色子像素; 五个子像素的四个分布在四个顶角且形状尺寸相同, 另一个被四个子像素包围, 且四个子像素与一个子像素为不同颜色子像素; 位于像素单元顶角的任一个子像素与周围位于其他三个像素单元顶角的各一个子像素构成规则图形, 在规则图形中所有子像素为同种颜色子像素且各占 1/4; 子像素均包括阳极、阴极和有机材料发光层。



1. 一种 OLED 显示器件,包括多个像素单元,其特征在于,每个所述像素单元均包括五个子像素,所述五个子像素中包括至少一个红色子像素、至少一个绿色子像素和至少一个蓝色子像素;

其中,所述五个子像素的其中四个子像素分布在四个顶角且形状尺寸相同,其中一个子像素被所述四个子像素包围,且所述四个子像素与被所述四个子像素包围的所述一个子像素为不同颜色子像素;

位于所述像素单元顶角的任一个子像素与周围位于其他三个所述像素单元顶角的各一个所述子像素构成一个规则图形,在所述规则图形中,所有所述子像素为同种颜色子像素且各占 1/4 图形;

所述子像素均包括阳极、阴极和有机材料发光层。

2. 根据权利要求 1 所述的 OLED 显示器件,其特征在于,在所述像素单元的分布在四个顶角的所述四个子像素中,任意相对的两个子像素为同种颜色子像素。

3. 根据权利要求 1 或 2 所述的 OLED 显示器件,其特征在于,所述规则图形为圆形或椭圆形。

4. 根据权利要求 1 或 2 所述的 OLED 显示器件,其特征在于,所述规则图形为菱形。

5. 根据权利要求 1 所述的 OLED 显示器件,其特征在于,所述子像素还包括薄膜晶体管,且所述薄膜晶体管的漏极与所述阳极电连接。

6. 一种 OLED 显示器件蒸镀用掩模板,包括第一掩模板本体和设置在所述第一掩模板本体上的第一蒸镀开口,其特征在于,所述第一蒸镀开口为圆形或椭圆形;

所述第一蒸镀开口成行间隔排列;

在任意一行通过所有所述第一蒸镀开口圆心的第一方向上,任意相邻的两个所述第一蒸镀开口的距离等于两个所述第一蒸镀开口在所述第一方向的直径;

在任意一列通过所有所述第一蒸镀开口圆心的第二方向上,任意相邻的两个所述第一蒸镀开口的距离等于两个所述第一蒸镀开口在所述第二方向的直径。

7. 一种 OLED 显示器件蒸镀用掩模板,包括第二掩模板本体和设置在所述第二掩模板本体上的第二蒸镀开口,其特征在于,所述掩模板本体上除所述第二蒸镀开口的部分包括多个遮挡区域,每个所述遮挡区域为圆形或椭圆形,且所述第二蒸镀开口为被所述遮挡区域间隔出的部分;

在行或列方向上,任意相邻的两个所述遮挡区域相切;

位于任一行或任一列上的所有所述遮挡区域的圆心在一条直线上。

一种 OLED 显示器件及蒸镀用掩模板

技术领域

[0001] 本实用新型涉及显示领域,尤其涉及一种 OLED 显示器件及蒸镀用掩模板。

背景技术

[0002] 有机发光二极管 (Organic Light Emitting Diode, 简称 OLED) 显示器件是一种有机薄膜电致发光器件,其具有易形成柔性结构、视角宽等优点;因此,利用有机发光二极管的显示技术已成为一种重要的显示技术。

[0003] OLED 显示器件的全彩显示一般包括 R(红)G(绿)B(蓝)子像素独立发光、或白光 OLED 结合彩色滤光膜等方式。其中,RGB 子像素独立发光是目前采用最多的彩色模式,其是利用子像素单元中的有机发光材料独立发光。

[0004] 目前,如图 1 所示,OLED 显示器件的 RGB 子像素采用并置像素排列方式,在制备时主要是采用 FMM(Fine Metal Mask,高精度金属掩模)技术,即:在蒸镀 RGB 中一种有机发光材料时,利用掩模板的遮挡区域的屏蔽作用将另外两个像素遮蔽,然后利用高精度对位系统移动掩模板或基板蒸镀另外两种有机发光材料。RGB 发光面积的大小取决于掩模板的蒸镀开口的大小,但受制于 FMM 制作工艺(通常是刻蚀工艺)的物理限制,掩模板的蒸镀开口不能任意小,这就限制了显示器的分辨率。

实用新型内容

[0005] 本实用新型的实施例提供一种 OLED 显示器件及蒸镀用掩模板,可解决现有技术中同等分辨率情况下,掩模板蒸镀开口的制作难度的问题,并且在蒸镀开口能达到的最小精度情况下,可解决分辨率难以提高的问题。

[0006] 为达到上述目的,本实用新型的实施例采用如下技术方案:

[0007] 一方面,提供一种 OLED 显示器件,包括多个像素单元,每个所述像素单元均包括五个子像素,所述五个子像素中包括至少一个红色子像素、至少一个绿色子像素和至少一个蓝色子像素;

[0008] 其中,所述五个子像素的其中四个子像素分布在四个顶角且形状尺寸相同,其中一个子像素被所述四个子像素包围,且所述四个子像素与被所述四个子像素包围的所述一个子像素为不同颜色子像素;

[0009] 位于所述像素单元顶角的任一个子像素与周围位于其他三个所述像素单元顶角的各一个所述子像素构成一个规则图形,在所述规则图形中,所有所述子像素为同种颜色子像素且各占 1/4 图形;

[0010] 所述子像素均包括阳极、阴极和有机材料发光层。

[0011] 另一方面,提供一种 OLED 显示器件蒸镀用掩模板,包括第一掩模板本体和设置在所述第一掩模板本体上的第一蒸镀开口,所述第一蒸镀开口为圆形或椭圆形;

[0012] 其中,所述第一蒸镀开口成行间隔排列;

[0013] 在任意一行通过所有所述第一蒸镀开口圆心的第一方向上,任意相邻的两个所述

第一蒸镀开口的距离等于两个所述第一蒸镀开口在所述第一方向的直径；

[0014] 在任意一列通过所有所述第一蒸镀开口圆心的第二方向上,任意相邻的两个所述第一蒸镀开口的距离等于两个所述第一蒸镀开口在所述第二方向的直径。

[0015] 再一方面,提供一种 OLED 显示器件蒸镀用掩模板,包括第二掩模板本体和设置在所述第二掩模板本体上的第二蒸镀开口,所述掩模板本体上除所述第二蒸镀开口的部分包括多个遮挡区域,每个所述遮挡区域为圆形或椭圆形,且所述第二蒸镀开口为被所述遮挡区域间隔出的部分；

[0016] 其中,在行或列方向上,任意相邻的两个所述遮挡区域相切；

[0017] 位于任一行或任一列上的所有所述遮挡区域的圆心在一条直线上。

[0018] 本实用新型实施例提供了一种 OLED 显示器件及蒸镀用掩模板,由于位于所述像素单元顶角的任一个所述子像素与周围位于其他三个所述像素单元顶角的各一个所述子像素构成一个规则图形,且该规则图形中的所有子像素为同种颜色子像素,因此可以使用同一个蒸镀开口来同时蒸镀位于该规则图形中的所有子像素的有机材料发光层,基于此,对于具有相同有机材料发光层的所有规则图形中的子像素,便可使用一个掩模板并使其蒸镀开口与这些规则图形一一对应即可进行蒸镀；在此基础上,对于任一个像素单元中被位于顶角的所述四个子像素包围的所述一个子像素的有机材料发光层的蒸镀,只需使掩模板的遮挡区域为与上述所有规则图形对应的蒸镀开口即可,在此过程中可以使用与上述相反的方法来形成蒸镀开口,而无需考虑该一个子像素的尺寸。

[0019] 基于上述,由于可以使用一个蒸镀开口来同时蒸镀位于一个规则图形中的 4 个子像素的有机材料发光层,一方面,在与现有技术具有同等分辨率的情况下,使得蒸镀开口加工难度变小,另一方面,在保证蒸镀开口能达到的最小精度情况下,可以提高分辨率。

附图说明

[0020] 为了更清楚地说明本实用新型实施例或现有技术中的技术方案,下面将对实施例或现有技术描述中所需要使用的附图作简单地介绍,显而易见地,下面描述中的附图仅仅是本实用新型的一些实施例,对于本领域普通技术人员来讲,在不付出创造性劳动的前提下,还可以根据这些附图获得其他的附图。

[0021] 图 1 为现有技术提供的一种 OLED 显示器件的每个像素单元的子像素排布示意图；

[0022] 图 2 为本实用新型实施例提供的一种 OLED 显示器件的每个像素单元的子像素排布示意图一；

[0023] 图 3 为本实用新型实施例提供的一种 OLED 显示器件的每个像素单元的子像素排布示意图二；

[0024] 图 4 为本实用新型实施例提供的一种 OLED 显示器件的每个像素单元的子像素排布示意图三；

[0025] 图 5 为本实用新型实施例提供的一种 OLED 显示器件的每个像素单元中各颜色子像素的分布示意图；

[0026] 图 6 为本实用新型实施例提供的一种包括薄膜晶体管的 OLED 显示器件的结构示意图；

[0027] 图 7-9 为本实用新型实施例提供一种制备 OLED 显示器件的各颜色子像素的过程示意图；

[0028] 图 10a 为本实用新型实施例提供一种 OLED 显示器件蒸镀用掩模板的结构示意图一；

[0029] 图 10b 为本实用新型实施例提供一种 OLED 显示器件蒸镀用掩模板的结构示意图二；

[0030] 图 11a 为本实用新型实施例提供一种 OLED 显示器件蒸镀用掩模板的结构示意图三；

[0031] 图 11b 为本实用新型实施例提供一种 OLED 显示器件蒸镀用掩模板的结构示意图四。

[0032] 附图标记：

[0033] 10- 像素单元；101- 子像素；101a- 第一子像素；101b- 第二子像素；101c- 第三子像素；102- 薄膜晶体管；103- 阳极；104- 有机材料发光层；105- 阴极；20- 第一掩模板本体；201- 第一蒸镀开口；30- 第二掩模板本体；301- 第二蒸镀开口；302- 遮挡区域。

具体实施方式

[0034] 下面将结合本实用新型实施例中的附图，对本实用新型实施例中的技术方案进行清楚、完整地描述，显然，所描述的实施例仅仅是本实用新型一部分实施例，而不是全部的实施例。基于本实用新型中的实施例，本领域普通技术人员在没有做出创造性劳动前提下所获得的所有其他实施例，都属于本实用新型保护的范围。

[0035] 本实用新型实施例提供了一种 OLED 显示器件，如图 2 至图 4 所示，该 OLED 显示器件包括多个像素单元 10，每个所述像素单元 10 均包括五个子像素 101，所述五个子像素 101 中包括至少一个红色子像素、至少一个绿色子像素和至少一个蓝色子像素。

[0036] 其中，所述五个子像素 101 的其中四个子像素 101 分布在四个顶角且形状尺寸相同，其中一个子像素 101 被所述四个子像素 101 包围，且所述四个子像素 101 与被所述四个子像素 101 包围的所述一个子像素 101 为不同颜色子像素。

[0037] 位于所述像素单元 10 顶角的任一个子像素 101 与周围位于其他三个所述像素单元 10 顶角的各一个所述子像素 101 构成一个规则图形，在所述规则图形中，所有所述子像素 101 为同种颜色子像素 101 且各占 1/4 图形。

[0038] 所述子像素 101 均包括阳极、阴极和有机材料发光层（图 2 至图 4 中均未标识出）。

[0039] 需要说明的是，第一，所述五个子像素 101 中包括至少一个红色子像素、至少一个绿色子像素和至少一个蓝色子像素例如可以是：所述五个子像素 101 包括两个红色子像素、两个绿色子像素和一个蓝色子像素；或者包括两个绿色子像素、两个蓝色子像素和一个红色子像素；或者包括两个蓝色子像素、两个红色子像素和一个绿色子像素；或者除上述三种颜色子像素外还可以包括白色子像素，在此情况下，有一种颜色的子像素为两个；或者除上述三种颜色子像素外还可以包括其他两种颜色子像素；具体可根据实际情况进行设定，在此不再赘述。

[0040] 第二，其中一个子像素 101 被分布在四个顶角的所述四个子像素 101 包围，即为：对于该一个子像素 101 来说，其任一个边与所述四个子像素 101 中的一个接触，且所述四个

子像素 101 中的每一个均会与该一个子像素 101 的边接触。在此基础上,所述四个子像素 101 与被所述四个子像素 101 包围的一个子像素 101 为不同颜色子像素,即为:不管位于四个顶角的四个子像素 101 为何种颜色子像素,上述被包围的一个子像素 101 与四个子像素 101 中任一颜色都不同。

[0041] 在此基础上,对于位于任一像素单元 10 顶角的一个子像素 101 来说,由于其周围只有三个子像素 101 是位于其他各像素单元 10 中的,因而这几个子像素 101 构成的规则图形必然是无缺口的闭合图形,例如图 2 中斜线填充的圆形,图 3 中斜线填充的椭圆形,图 4 中斜线填充的菱形等。

[0042] 第三,对于任一个子像素 101,其发光原理为:当向阳极和阴极施加工作电压时,阳极中的空穴和阴极中的电子均注入到所述有机材料发光层中;空穴和电子在所述有机材料发光层中相遇,二者复合在一起形成电子-空穴对、并释放出能量;该能量以光的形式发出,经过所述发光层中的不同发光分子而显示为不同颜色的光,并从所述有机材料发光层的两侧均匀的射出。因此,本实用新型实施例中所指的红色子像素实际上是指从有机材料发光层发出的光的颜色为红色,同理绿色子像素和蓝色子像素,即:红色子像素、绿色子像素、蓝色子像素的区别在于有机材料发光层材料的不同。

[0043] 第四,根据阳极和阴极材料的不同,可以分为单面发光型和双面发光型 OLED 显示器件。即:当阳极和阴极中其中一个电极的材料为不透明材料时,述 OLED 显示器件为单面发光型;当阳极和阴极的材料均为透明材料和/或半透明时,所述 OLED 显示器件为双面发光型。

[0044] 对于单面发光型 OLED 显示器件,根据阳极和阴极的材料的不同,又可以分为顶发光型和底发光型。具体的,当阳极靠近衬底基板、阴极远离衬底基底设置,且阳极为透明导电材料,阴极为不透明导电材料时,由于光从衬底基底一侧出射,因此,可以称为底发光型;当阳极为不透明导电材料,阴极为透明或半透明导电材料时,由于光从与衬底基底相对设置的封装层出射,因此,可以称为顶发光型。

[0045] 第五,本实用新型所有实施例的附图均示意性的绘示出与发明点有关的图案层,对于与发明点无关的图案层不进行绘示或仅绘示出部分。

[0046] 本实用新型实施例提供了一种 OLED 显示器件,包括多个像素单元 10,每个所述像素单元 10 均包括五个子像素 101,所述五个子像素 101 中包括至少一个红色子像素、至少一个绿色子像素和至少一个蓝色子像素。其中,所述五个子像素 101 的其中四个子像素 101 分布在四个顶角且形状尺寸相同,其中一个子像素 101 被所述四个子像素 101 包围,且所述四个子像素 101 与被所述四个子像素 101 包围的所述一个子像素 101 为不同颜色子像素;位于所述像素单元 10 顶角的任一个子像素 101 与周围位于其他三个所述像素单元 10 顶角的各一个所述子像素 101 构成一个规则图形,在所述规则图形中,所有所述子像素 101 为同种颜色子像素 101 且各占 1/4 图形;所述子像素 101 均包括阳极、阴极和有机材料发光层。

[0047] 由于位于所述像素单元 10 顶角的任一个所述子像素 101 与周围位于其他三个所述像素单元 10 顶角的各一个所述子像素 101 构成一个规则图形,且该规则图形中的所有子像素 101 为同种颜色子像素,因此可以使用同一个蒸镀开口来同时蒸镀位于该规则图形中的所有子像素 101 的有机材料发光层,基于此,对于具有相同有机材料发光层的所有规则图形中的子像素 101,便可使用一个掩模板并使其蒸镀开口与这些规则图形一一对应即可

进行蒸镀；在此基础上，对于任一个像素单元 10 中被位于顶角的所述四个子像素 101 包围的所述一个子像素 101 的有机材料发光层的蒸镀，只需使掩模板的遮挡区域为与上述所有规则图形对应的蒸镀开口即可，在此过程中可以使用与上述相反的方法来形成蒸镀开口，而无需考虑该一个子像素 101 的尺寸。

[0048] 基于上述，由于可以使用一个蒸镀开口来同时蒸镀位于一个规则图形中的 4 个子像素 101 的有机材料发光层，一方面，在与现有技术具有同等分辨率的情况下，使得蒸镀开口加工难度变小，另一方面，在保证蒸镀开口能达到的最小精度情况下，可以提高分辨率。

[0049] 优选的，如图 5 所示，在所述像素单元 10 的分布在四个顶角的所述四个子像素 101 中，任意相对的两个子像素 101 为同种颜色子像素。

[0050] 即：对于任一个所述像素单元 10 的五个子像素 101，其可以包括两个红色子像素、两个绿色子像素和一个蓝色子像素；或者包括两个绿色子像素、两个蓝色子像素和一个红色子像素；或者包括两个蓝色子像素、两个红色子像素和一个绿色子像素。

[0051] 这样，采用一个掩模板便可同时蒸镀形成任一个像素单元 10 中的两个子像素 101 的有机材料发光层，在此情况下，只需最多采用三次掩模工艺，即使用最多三个掩模板便可蒸镀形成所有子像素 101 的有机材料发光层，使得制作工艺相对简单，并且节省了掩模板的个数。

[0052] 优选的，如图 2 和图 3 所示，所述规则图形为圆形或椭圆形。

[0053] 这样，只需将掩模板的蒸镀开口设置为圆形或椭圆形，即可对具有相同有机材料发光层的所有圆形或椭圆形区域进行蒸镀，从而在每个像素单元 10 的相同颜色子像素中形成与该颜色子像素对应的有机材料发光层。在此过程中由于一个蒸镀开口对应 4 个子像素 101，使得掩模板的蒸镀开口的制作难度减小，即可以将蒸镀开口制作的相对较大一些。

[0054] 或者，如图 4 所示，所述规则图形为菱形。

[0055] 这样，只需将掩模板的蒸镀开口设置为菱形，即可对具有相同有机材料发光层的所有菱形区域进行蒸镀，从而在每个像素单元 10 的相同颜色子像素中形成与该颜色子像素对应的有机材料发光层。在此过程中由于一个蒸镀开口对应 4 个子像素，使得掩模板的蒸镀开口的制作难度减小，即可以将蒸镀开口制作的相对较大一些。

[0056] 在上述基础上，考虑到无源矩阵应用于大尺寸显示器时有其不足的一面，优选的，本实用新型实施例提供的 OLED 显示器件为有源矩阵型 OLED 显示器件，即，如图 6 所示，所述 OLED 显示器件的每个子像素 101 还包括薄膜晶体管 102，且所述薄膜晶体管 102 的漏极与所述阳极 103 电连接。其中，有机材料发光层 104 和阴极 105 依次位于所述阳极 103 上方。

[0057] 所述薄膜晶体管包括栅极、栅绝缘层、半导体有源层、源极和漏极。在此基础上，所述 OLED 显示器件还包括与所述栅极电连接的栅线、栅线引线（图中未标识出）等，与所述源极电连接的数据线、数据线引线（图中未标识出）等。

[0058] 需要说明的是，所述薄膜晶体管 102 可以是顶栅型，也可以是底栅型。

[0059] 此外，考虑到底发光型 OLED 显示器件的发光面积会受到薄膜晶体管的影响，因此，本实用新型实施例优选所述 OLED 显示器件为顶发光型。

[0060] 本实用新型实施例还提供了一种 OLED 显示器件的制备方法，所述 OLED 显示器件包括多个像素单元 10，该方法包括如下步骤：

[0061] S101、在基板上的每个像素单元 10 的子像素 101 区域形成阳极 103。

[0062] 其中,每个像素单元 10 均包括五个子像素 101,所述五个子像素 101 中的四个位于顶角处,另一个被位于顶角处的所述四个子像素 101 包围,且位于四个顶角处的所述四个子像素 101 形状尺寸相同。

[0063] 所述五个子像素中包括至少一个红色子像素、至少一个绿色子像素和至少一个蓝色子像素,且分布在四个顶角的所述四个子像素 101 与被所述四个子像素 101 包围的一个子像素 101 为不同颜色子像素。

[0064] 此外,位于所述像素单元 10 顶角的任一个所述子像素 101 与周围位于其他三个所述像素单元 10 顶角的各一个子像素 101 构成一个规则图形,在所述规则图形中,所有所述子像素 101 为同种颜色子像素且各占 1/4 图形。

[0065] 这里,所述基板可以是衬底基板,也可以是在衬底基板上形成相应图案层例如薄膜晶体管 102 的基板。

[0066] S102、在形成有所述阳极 103 的基板上,采用蒸镀方法在每个所述像素单元 10 的位于四个顶角的四个子像素 101 和被所述四个子像素 101 包围的一个子像素 101 的区域形成有机材料发光层 104。

[0067] 在此步骤中,由于位于所述像素单元 10 任一个顶角的所述子像素 101 与周围位于其他三个所述像素单元 10 顶角的各一个子像素 101 构成一个规则图形,且在所述规则图形中所有子像素 101 为同种颜色子像素,因此,对于规则图形中的所有子像素 101 的有机材料发光层 104 的蒸镀,可以采用同一个蒸镀开口进行蒸镀。

[0068] 需要说明的是,根据位于顶角的不同颜色子像素的有机材料发光层材料的不同,每次只对所有规则图形区域的子像素 101 进行同种有机材料发光层的蒸镀。

[0069] 同样,对于被位于顶角的所述四个子像素 101 包围的一个子像素 101,也需采用独立的一次蒸镀工艺进行蒸镀。

[0070] S103、在形成所述有机材料发光层 104 的基板上形成阴极 105。

[0071] 本实用新型实施例提供了一种 OLED 显示器件的制备方法,所述 OLED 显示器件包括多个像素单元 10,该方法包括:在形成有阳极 102 的基板上,采用蒸镀方法在每个所述像素单元 10 的位于四个顶角的四个子像素 101 和被所述四个子像素 101 包围的一个子像素 101 的区域形成有机材料发光层 104;在形成所述有机材料发光层 104 的基板上形成阴极 105;其中,所述像素单元 10 的位于四个顶角的所述四个子像素 101 形状尺寸相同;位于所述像素单元 10 顶角的任一个子像素 101 与周围位于其他三个所述像素单元 10 顶角的各一个所述子像素 101 构成一个规则图形,在所述规则图形中,所有所述子像素 101 为同种颜色子像素且各占 1/4 图形;在所述像素单元 10 的五个所述子像素 101 中包括至少一个红色子像素、至少一个绿色子像素和至少一个蓝色子像素,且分布在四个顶角的所述四个子像素 101 与被所述四个子像素 101 包围的一个子像素 101 为不同颜色子像素。

[0072] 由于位于所述像素单元 10 顶角的任一个所述子像素 101 与周围位于其他三个所述像素单元 10 顶角的各一个所述子像素 101 构成一个规则图形,且该规则图形中的所有子像素 101 为同种颜色子像素,因此可以使用同一个蒸镀开口来同时蒸镀位于该规则图形中的所有子像素 101 的有机材料发光层 104,基于此,对于具有相同有机材料发光层 104 的所有规则图形中的子像素 101,便可使用一个掩模板并使其蒸镀开口与这些规则图形一一

对应即可进行蒸镀；在此基础上，对于任一个像素单元 10 中被位于顶角的所述四个子像素 101 包围的所述一个子像素 101 的有机材料发光层 104 的蒸镀，只需使掩模板的遮挡区域为与上述所有规则图形对应的蒸镀开口即可，在此过程中可以使用与上述相反的方法来形成蒸镀开口，而无需考虑该一个子像素 101 的尺寸。

[0073] 基于上述，由于可以使用一个蒸镀开口来同时蒸镀位于一个规则图形中的 4 个子像素 101 的有机材料发光层 104，一方面，在与现有技术具有同等分辨率的情况下，使得蒸镀开口加工难度变小，另一方面，在保证蒸镀开口能达到的最小精度情况下，可以提高分辨率。

[0074] 优选的，在所述像素单元 10 的位于四个顶角的所述四个子像素 101 中，任意相对的两个子像素 101 的有机材料发光层 104 为相同材料。

[0075] 即：对于任一个所述像素单元 10 的五个子像素，其可以包括两个红色子像素、两个绿色子像素和一个蓝色子像素；或者包括两个绿色子像素、两个蓝色子像素和一个红色子像素；或者包括两个蓝色子像素、两个红色子像素和一个绿色子像素。

[0076] 这样，采用一个掩模板便可同时蒸镀形成任一个像素单元 10 中的两个子像素 101 的有机材料发光层 104，在此情况下，只需最多采用三次掩模工艺，即使用最多三个掩模板便可蒸镀形成所有子像素 101 的有机材料发光层 104，使得制作工艺相对简单，并且节省了掩模板的个数。

[0077] 在此基础上，对于 S102，具体例如可以通过如下方式实现：

[0078] S201、如图 7 所示，在形成有所述阳极 103 的基板上，可以使第一掩模板的第一蒸镀开口与位于任一个所述像素单元 10 顶角的第一子像素 101a 和所述第一子像素 101a 周围位于其他三个所述像素单元 10 顶角的各一个子像素 101 对位，蒸镀第一有机材料发光层。

[0079] 其中，所述第一子像素 101a 为所述像素单元 10 中位于相对顶角的子像素 101。

[0080] 这里，所述第一子像素 101a 例如为红色子像素。

[0081] S202、如图 8 所示，移动所述第一掩模板，使所述第一蒸镀开口与位于任一个所述像素单元 10 顶角的第二子像素 101b 和所述第二子像素 101b 周围位于其他三个所述像素单元 10 顶角的各一个子像素 101 对位，蒸镀第二有机材料发光层。

[0082] 其中，所述第二子像素 101b 为所述像素单元 10 中除所述第一子像素 101a 外且位于相对顶角的子像素 101。

[0083] 这里，所述第二子像素 101b 例如为绿色子像素。

[0084] S203、如图 9 所示，可以使第二掩模板的第二蒸镀开口与位于任一个所述像素单元 10 中被所述第一子像素 101a 和所述第二子像素 101b 包围的第三子像素 101c 对位，蒸镀第三有机材料发光层。

[0085] 这里，所述第三子像素 101c 例如为蓝色子像素。

[0086] 需要说明的是，不对上述三个步骤的顺序进行限定。

[0087] 进一步的，所述第一蒸镀开口为圆形或椭圆形。

[0088] 或者，所述第一蒸镀开口为菱形。

[0089] 在上述基础上，考虑到无源矩阵应用于大尺寸显示器时有其不足的一面，优选的，本实用新型实施例提供的 OLED 显示器件为有源矩阵型 OLED 显示器件，即，参考图 6 所示，

所述方法还包括在每个所述子像素 101 中形成薄膜晶体管 102, 且所述薄膜晶体管 102 的漏极与所述阳极 103 电连接。其中, 有机材料发光层 104 和阴极 105 依次位于所述阳极 103 上方。

[0090] 基于上述, 本实用新型实施例还提供了一种 OLED 显示器件蒸镀用掩模板, 通过该掩模板便可以蒸镀形成例如位于上述第一子像素 101a 区域的第一有机材料发光层, 当然也可以蒸镀形成例如位于上述第二子像素 101b 区域的第二有机材料发光层。

[0091] 如图 10a 或 10b 所示, 该掩模板包括: 第一掩模板本体 20 和设置在所述第一掩模板本体 20 上的第一蒸镀开口 201, 所述第一蒸镀开口 201 为圆形或椭圆形。

[0092] 其中, 所述第一蒸镀开口 201 成行间隔排列; 在任意一行通过所有所述第一蒸镀开口 201 圆心的第一方向上, 任意相邻的两个所述第一蒸镀开口 201 的距离 L1 等于两个所述第一蒸镀开口 201 在所述第一方向的直径; 在任意一列通过所有所述第一蒸镀开口 201 圆心的第二方向上, 任意相邻的两个所述第一蒸镀开口 201 的距离 L2 等于两个所述第一蒸镀开口 201 在所述第二方向的直径。

[0093] 这样, 通过该掩模板并使其第一蒸镀开口 201 与位于所述像素单元 10 顶角的任一个所述子像素 101 与周围位于其他三个所述像素单元 10 顶角的各一个所述子像素 101 构成的规则图形一一对应, 即可进行相应有机材料发光层的蒸镀。

[0094] 一方面, 在与现有技术具有同等分辨率的情况下, 使得蒸镀开口加工难度变小, 另一方面, 在保证蒸镀开口能达到的最小精度情况下, 可以提高分辨率。

[0095] 本实用新型实施例还提供了另一种 OLED 显示器件蒸镀用掩模板, 通过该掩模板便可以蒸镀形成例如位于上述第三子像素 101c 区域的第三有机材料发光层。

[0096] 如图 11a 和图 11b 所示, 该掩模板包括: 第二掩模板本体 30 和设置在所述第二掩模板本体 30 上的第二蒸镀开口 301, 所述掩模板本体 30 上除所述第二蒸镀开口 301 的部分包括多个遮挡区域 302, 每个所述遮挡区域 302 为圆形或椭圆形, 且所述第二蒸镀开口 301 为被所述遮挡区域 302 间隔出的部分。

[0097] 其中, 在行或列方向上, 任意相邻的两个所述遮挡区域 302 相切; 位于任一行或任一列上的所有所述遮挡区域 302 的圆心在一条直线上。

[0098] 这样, 通过该掩模板并使其遮挡区域 302 与位于所述像素单元 10 顶角的任一个所述子像素 101 与周围位于其他三个所述像素单元 10 顶角的各一个所述子像素 101 构成的规则图形一一对应, 即可对任一个像素单元 10 中被位于顶角的所述四个子像素 101 包围的所述一个子像素 101 的有机材料发光层进行蒸镀。

[0099] 需要说明的是, 与上述第一蒸镀开口 201 为圆形或椭圆形相比, 本实用新型实施例中只需采用与上述相反的方法便可以制备形成所述遮挡区域 302 为圆形或椭圆形, 从而形成被圆形或椭圆形间隔出的第二蒸镀开口 301。

[0100] 一方面, 在与现有技术具有同等分辨率的情况下, 使得蒸镀开口加工难度变小, 另一方面, 在保证蒸镀开口能达到的最小精度情况下, 可以提高分辨率。

[0101] 以上所述, 仅为本实用新型的具体实施方式, 但本实用新型的保护范围并不局限于此, 任何熟悉本技术领域的技术人员在本实用新型揭露的技术范围内, 可轻易想到变化或替换, 都应涵盖在本实用新型的保护范围之内。因此, 本实用新型的保护范围应以权利要求要求的保护范围为准。

R	G	B	R	G	B	R	G	B
R	G	B	R	G	B	R	G	B
R	G	B	R	G	B	R	G	B

图 1

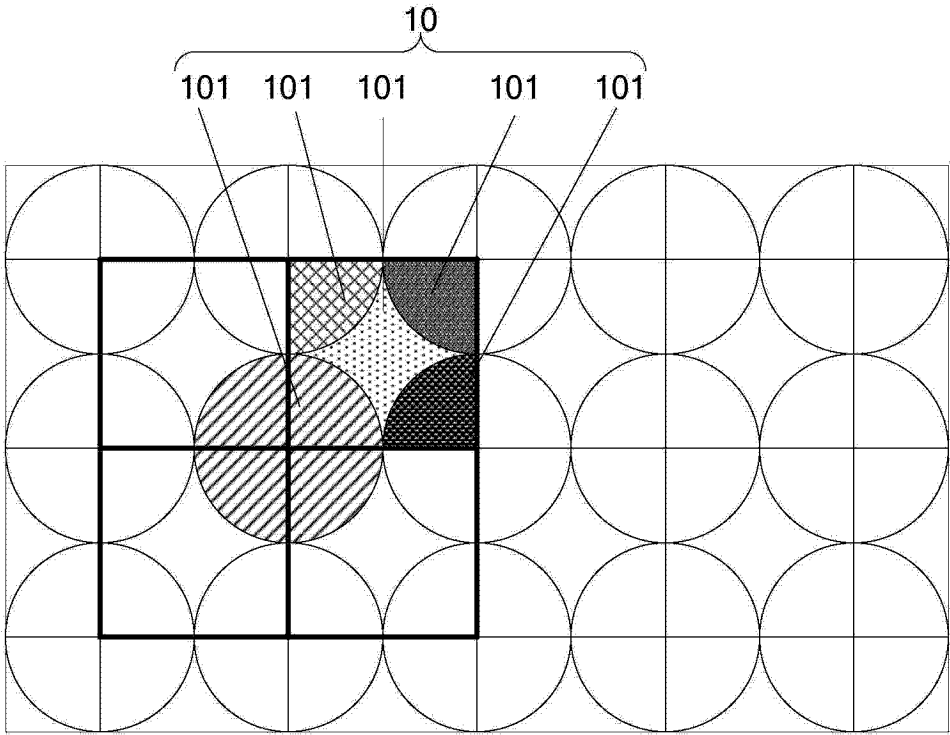


图 2

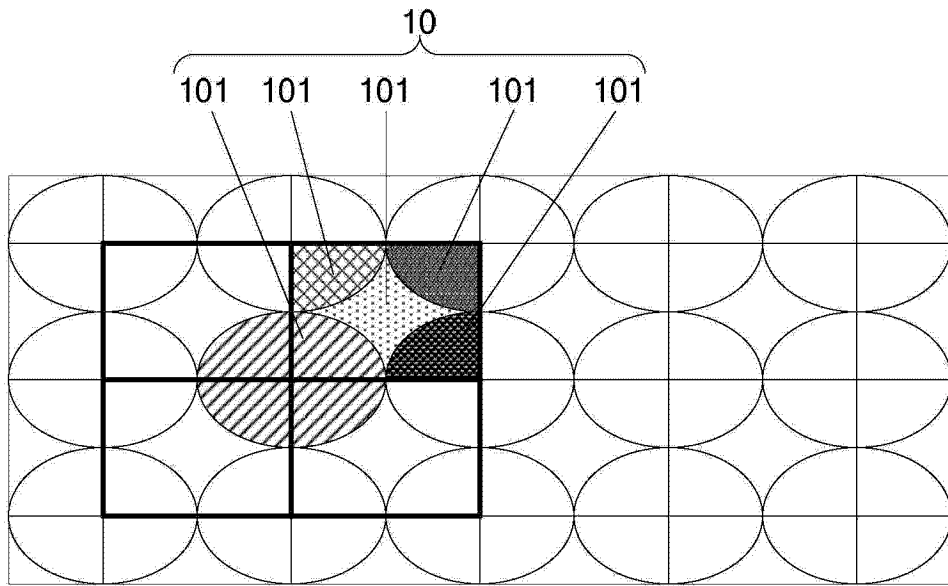


图 3

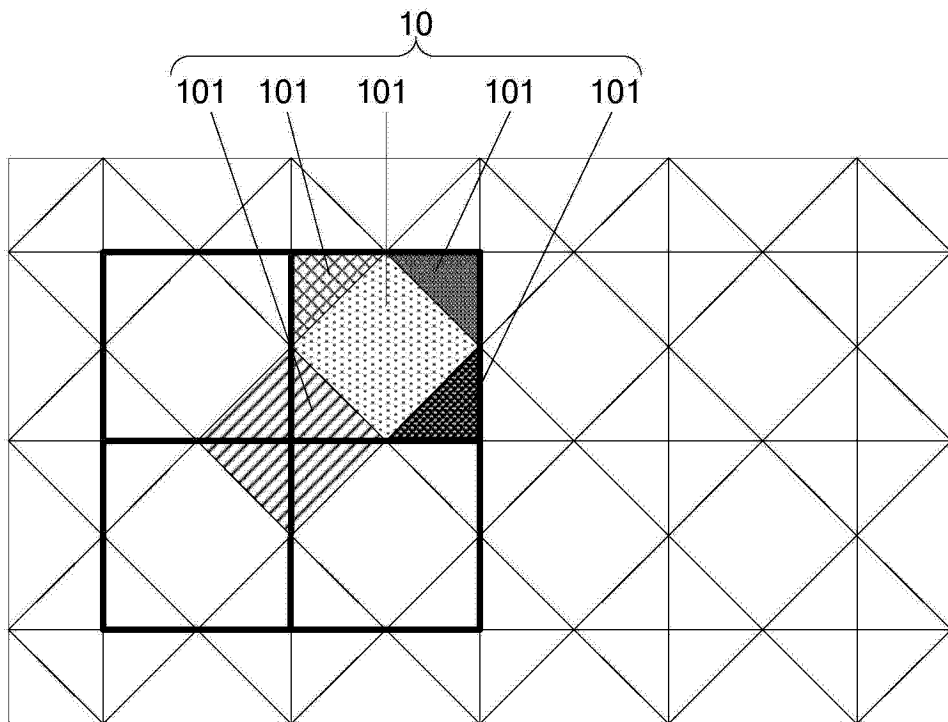


图 4

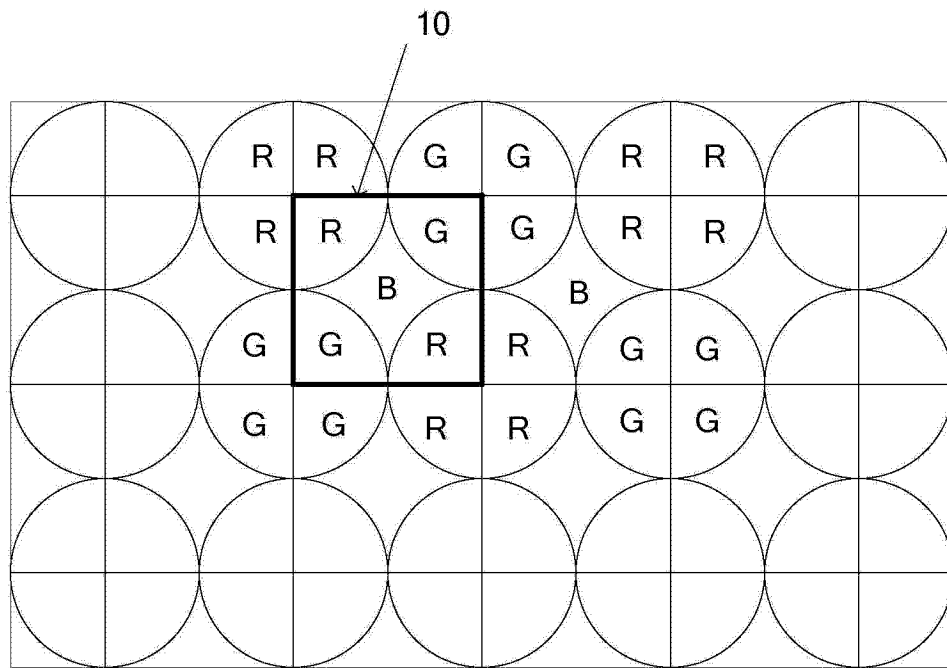


图 5

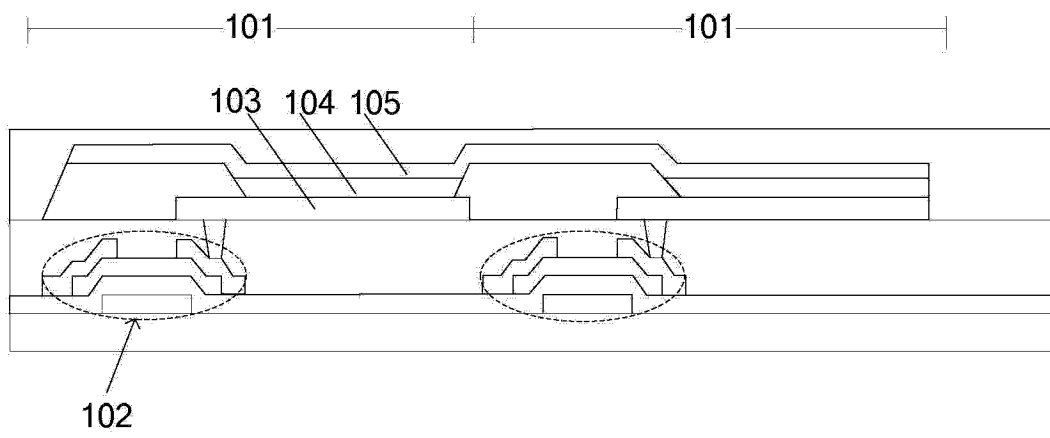


图 6

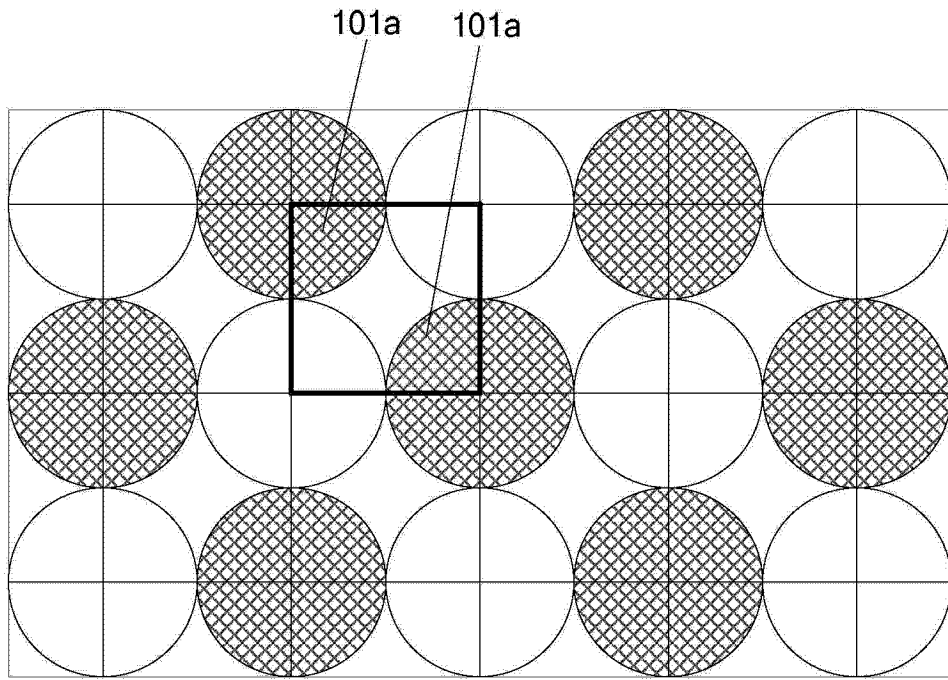


图 7

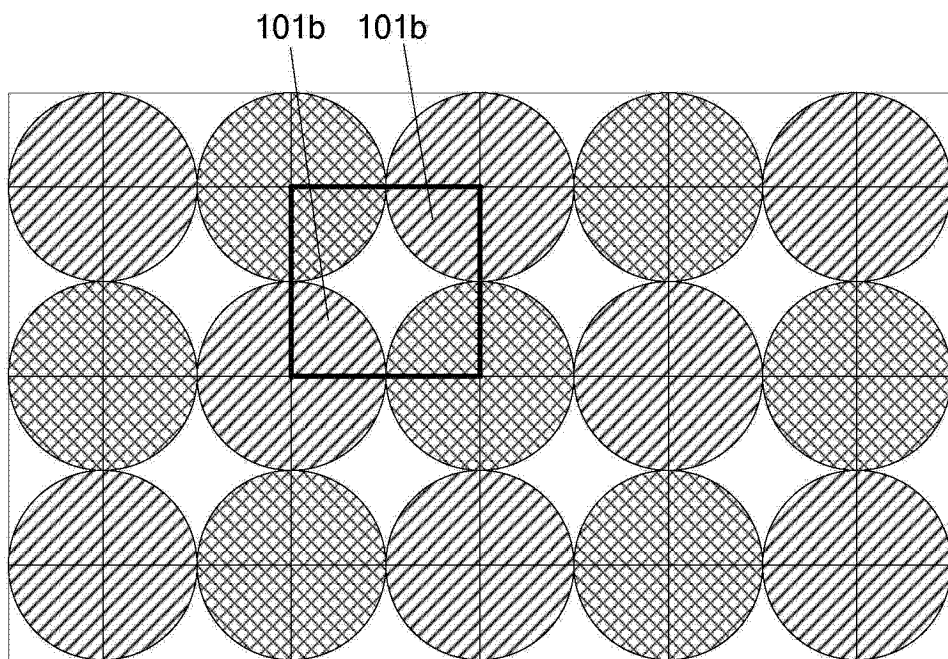


图 8

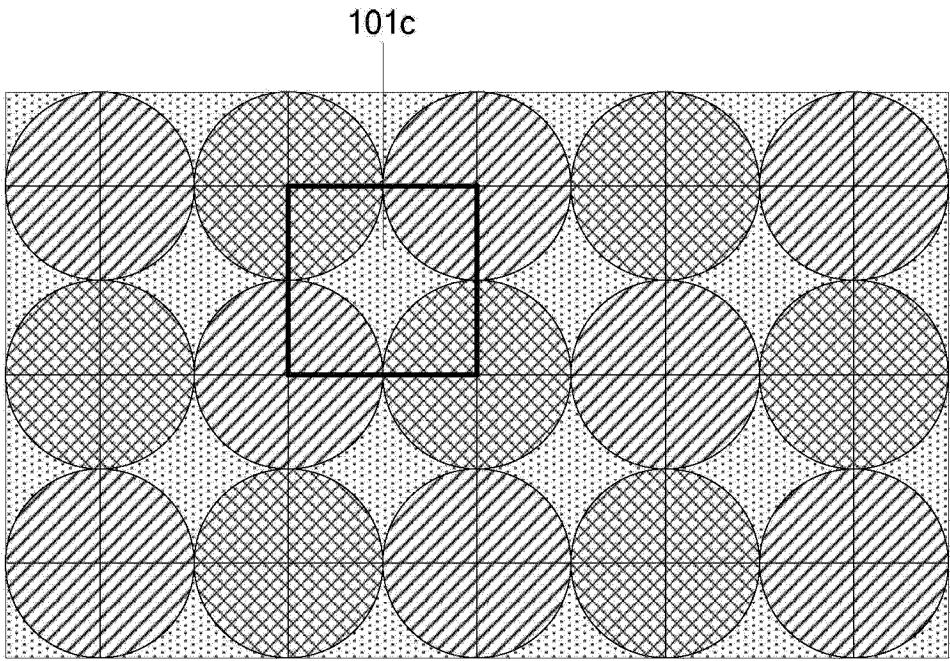


图 9

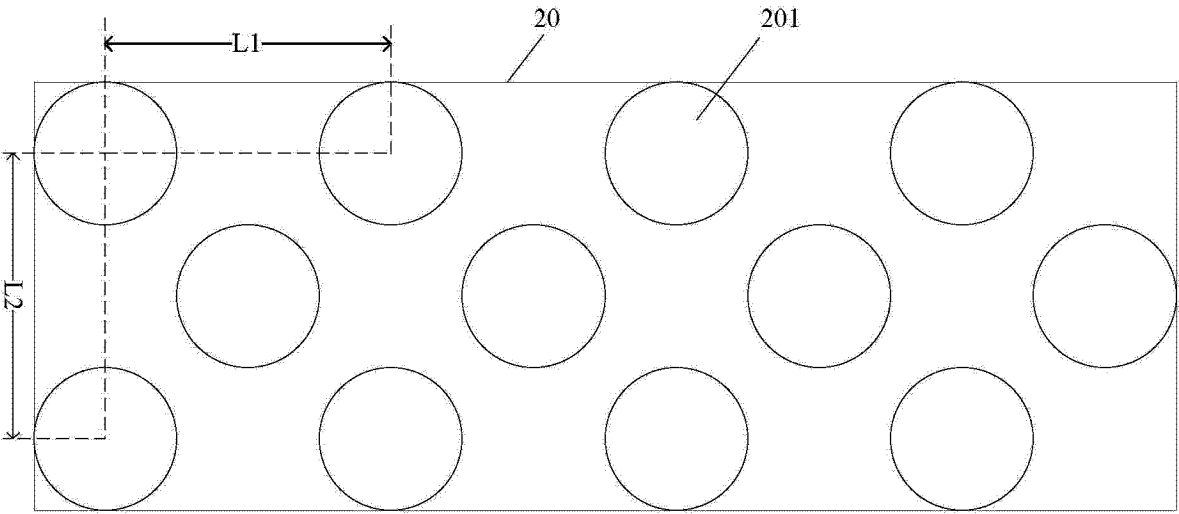


图 10a

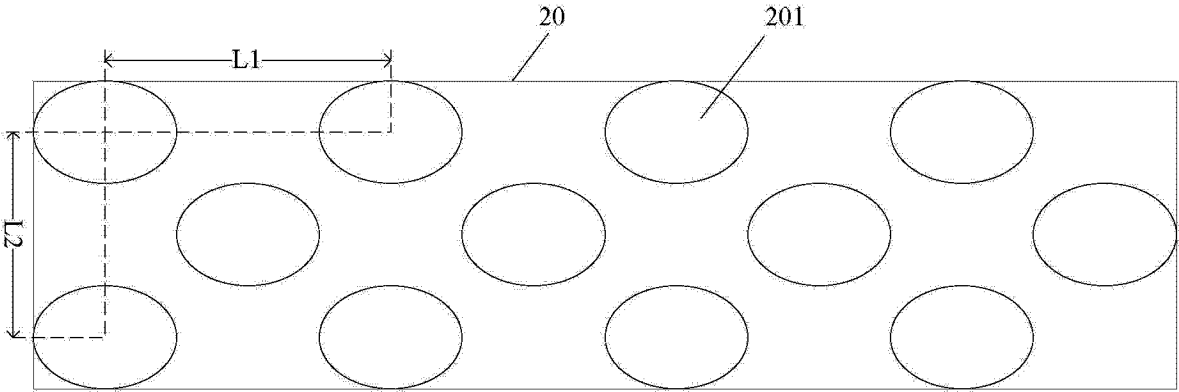


图 10b

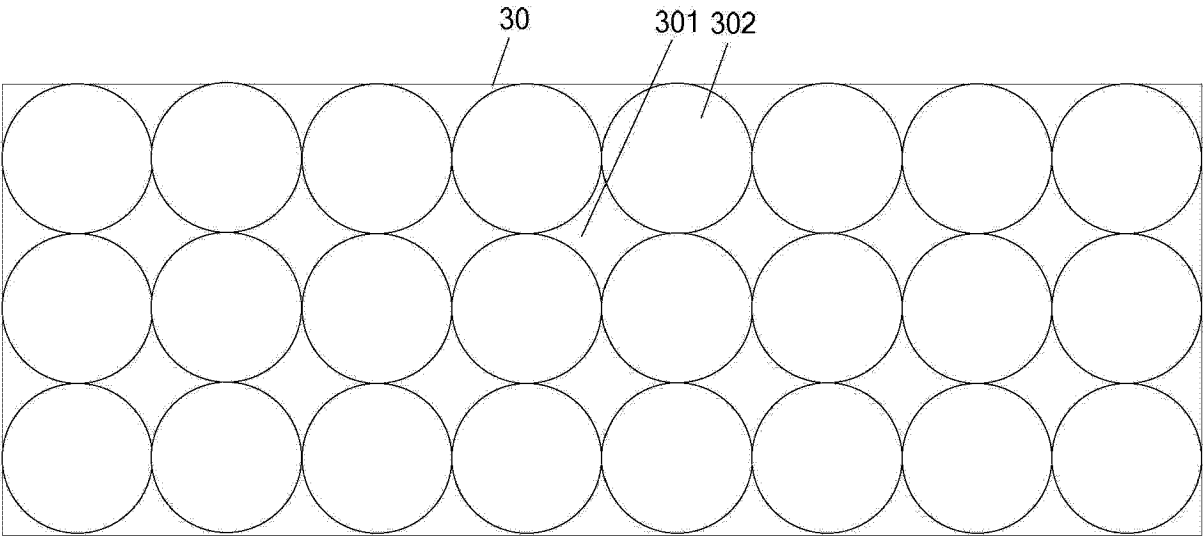


图 11a

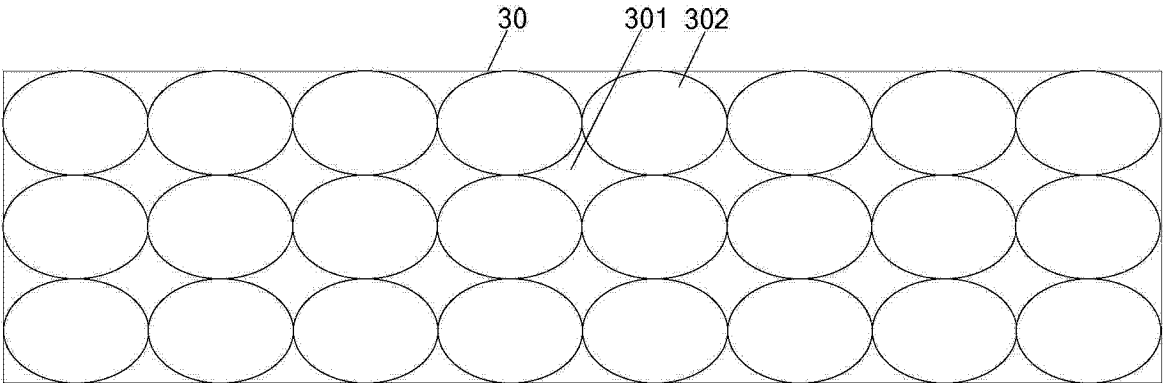


图 11b

专利名称(译)	一种OLED显示器件及蒸镀用掩模板		
公开(公告)号	CN204067442U	公开(公告)日	2014-12-31
申请号	CN201420377127.0	申请日	2014-07-09
[标]申请(专利权)人(译)	京东方科技集团股份有限公司		
申请(专利权)人(译)	京东方科技集团股份有限公司		
当前申请(专利权)人(译)	京东方科技集团股份有限公司		
[标]发明人	马利飞		
发明人	马利飞		
IPC分类号	H01L51/52 H01L51/56 C23C14/04 H01L27/32		
代理人(译)	申健		
外部链接	Espacenet SIPO		

摘要(译)

本实用新型实施例提供了一种OLED显示器件及蒸镀用掩模板，涉及显示领域，可解决同等分辨率情况下，掩模板蒸镀开口制作难度的问题，且在蒸镀开口能达到最小精度情况下，可解决分辨率难以提高的问题。

OLED显示器件的像素单元包括五个子像素，五个子像素中包括至少一个红色、至少一个绿色和至少一个蓝色子像素；五个子像素的四个分布在四个顶角且形状尺寸相同，另一个被四个子像素包围，且四个子像素与一个子像素为不同颜色子像素；位于像素单元顶角的任一个子像素与周围位于其他三个像素单元顶角的各一个子像素构成规则图形，在规则图形中所有子像素为同种颜色子像素且各占1/4；子像素均包括阳极、阴极和有机材料发光层。

