



(12)发明专利

(10)授权公告号 CN 106653792 B

(45)授权公告日 2019.10.29

(21)申请号 201510734464.X

(22)申请日 2015.11.03

(65)同一申请的已公布的文献号

申请公布号 CN 106653792 A

(43)申请公布日 2017.05.10

(73)专利权人 上海和辉光电有限公司

地址 201500 上海市金山区金山工业区大
道100号1幢二楼208室

(72)发明人 李芝 李贵芳 牟鑫 李艳虎

(74)专利代理机构 上海隆天律师事务所 31282

代理人 臧云霄 李峰

(51)Int.Cl.

H01L 27/32(2006.01)

(56)对比文件

CN 101887189 A, 2010.11.17, 说明书第

【0040】-【0112】段附图1-19.

CN 101887189 A, 2010.11.17, 说明书第

【0040】-【0112】段附图1-19.

US 2010225252 A1, 2010.09.09, 说明书第

【0066】-【0074】段, 附图6.

CN 104716163 A, 2015.06.17, 说明书第

【0058】-【0065】段, 附图2.

CN 104809980 A, 2015.07.29, 全文.

审查员 廉海峰

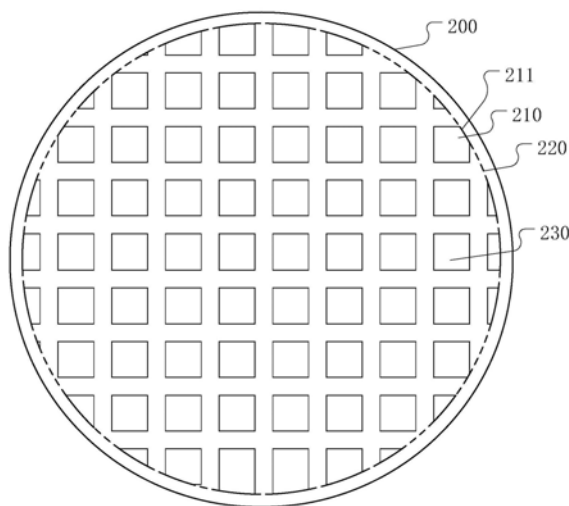
权利要求书1页 说明书7页 附图11页

(54)发明名称

显示面板及其像素阵列

(57)摘要

本发明提供一种显示面板及其像素阵列, 所述像素阵列, 形成于非矩形基板上, 所述像素阵列包括: 多个边缘像素, 所述多个边缘像素位于所述非矩形基板的边缘, 各所述边缘像素具有朝向所述非矩形基板的边界的第一边界, 所述第一边界与所述非矩形基板的形状相适应; 以及多个中心像素, 由所述多个边缘像素包围。其改善非矩形OLED显示面板边界的显示光效果。



1. 一种像素阵列,形成于非矩形基板上,其特征在于,所述像素阵列包括:

多个边缘像素,所述多个边缘像素位于所述非矩形基板的边缘,各所述多个边缘像素皆具有朝向所述非矩形基板的边界的第一边界,所述第一边界与所述非矩形基板边缘的形状相适应,各所述多个边缘像素的第一边界与其相邻的所述非矩形基板的边界之间间距不为0,且间距实质相同;以及

多个中心像素,由所述多个边缘像素包围,所述边缘像素及所述中心像素按相同的方式排列,

其中,所述非矩形基板为三角形基板,所述边缘像素及所述中心像素皆具有与所述非矩形基板相同的形状。

2. 如权利要求1所述的像素阵列,其特征在于,所述边缘像素的第一边界与其相邻的所述非矩形基板的边界平行。

3. 如权利要求1所述的像素阵列,其特征在于,所述多个边缘像素的第一边界的连线与所述非矩形基板的形状相适应。

4. 如权利要求1至3任一项所述的像素阵列,其特征在于,各像素由三个不同颜色的子像素组成。

5. 如权利要求4所述的像素阵列,其特征在于,所述三个不同颜色为红色、蓝色和绿色。

6. 如权利要求5所述的像素阵列,其特征在于,蓝色子像素的数量大于绿色子像素的数量,并且蓝色子像素的数量大于红色子像素的数量。

7. 如权利要求5所述的像素阵列,其特征在于,蓝色子像素的面积大于绿色子像素的面积,并且蓝色子像素的面积大于红色子像素的面积。

8. 如权利要求4所述的像素阵列,其特征在于,至少部分子像素和其所在像素具有同一种形状。

9. 一种显示面板,其特征在于,包括:

非矩形基板,所述非矩形基板的形状与所述显示面板的形状相同;以及

如权利要求1至8任一项所述的像素阵列,形成于所述非矩形基板上。

显示面板及其像素阵列

技术领域

[0001] 本发明涉及显示技术领域,尤其涉及一种显示面板及其像素阵列。

背景技术

[0002] 近年来,OLED(Organic Light-Emitting Diode,有机发光二极管)技术发展迅速,已经成为最有可能替代LCD(Liquid Crystal Display,液晶显示器)的前景技术。

[0003] 相对传统形状的OLED显示面板,异形形状,例如非矩形形状的OLED显示面板构造新颖,可以按照需求来制作。但是由于异形形状的OLED显示面板边界不是传统的简单由直角和直线边构成的矩形,因此,显示面板边界设计不合理时就会直接影响整个产品的显示效果。

[0004] 在传统形状OLED显示面板的制备中,像素的形状一般为简单的矩形形状。由于技术的限制,像素不可能制备的无限小,因此像素的形状会影响到发光显示器的边界发光效果,而在传统的矩形形状的OLED显示中,一方面显示面板面积较大,像素形状对整个显示面板发光的影响不明显;另一方面,传统显示面板的边界形状和像素的形状基本接近,都是简单的矩形形状,发光效果受像素形状的影响较小。但是小型的非矩形显示面板受像素形状的影响较大,像素的形状直接影响的显示面板边界的发光效果。尤其,当像素的形状和OLED显示面板的形状相差较大时,在OLED显示面板的边界会受像素发光轮廓影响。例如,在具有方形像素的小型圆形OLED显示面板中,OLED显示面板的发光边界会出现锯齿形的发光效果。

[0005] 因此改变非矩形OLED显示面板的像素形状及排列成了改善非矩形OLED显示面板的显示效果的一种方案。

发明内容

[0006] 本发明为了克服上述现有技术存在的缺陷,提供一种显示面板及其像素阵列,其改善非矩形OLED显示面板边界的显示光效果。

[0007] 本发明提供一种像素阵列,形成于非矩形基板上,所述像素阵列包括:多个边缘像素,多个边缘像素位于所述像素阵列的边缘,各所述边缘像素具有朝向所述非矩形基板的边界的第一边界,所述第一边界与所述非矩形基板的形状相适应;以及多个中心像素,由多个边缘像素包围。

[0008] 优选地,各所述边缘像素的第一边界与其相邻的所述非矩形基板的边界之间间距实质相同。

[0009] 优选地,所述非矩形基板为多边形形状,所述边缘像素的第一边界与其相邻的所述非矩形基板的边界平行。

[0010] 优选地,所述非矩形基板具有弧形边界,与所述弧形边界相邻的所述边缘像素的第一边界与所述弧形边界具有相同的曲率。

[0011] 优选地,多个边缘像素的第一边界的连线与所述非矩形基板的形状相适应。

- [0012] 优选地,多个边缘像素的第一边界的至少部分连线与其相邻的所述非矩形基板的边界之间间距实质相同。
- [0013] 优选地,所述基板为多边形形状,多个所述边缘像素的第一边界的至少部分连线与其相邻的所述非矩形基板的边界平行。
- [0014] 优选地,所述非矩形基板具有弧形边界,与所述弧形边界相邻的多个边缘像素的第一边界的连线与所述弧形边界具有相同的曲率。
- [0015] 优选地,多个边缘像素具有与所述非矩形基板相同的形状。
- [0016] 优选地,所述中心像素与所述边缘像素形状相同。
- [0017] 优选地,各像素由三个不同颜色的子像素组成。
- [0018] 优选地,所述三个不同颜色为红色、蓝色和绿色。
- [0019] 优选地,蓝色子像素的数量大于绿色子像素的数量,并且蓝色子像素的数量大于红色子像素的数量。
- [0020] 优选地,蓝色子像素的面积大于绿色子像素的面积,并且蓝色子像素的面积大于红色子像素的面积。
- [0021] 优选地,至少部分子像素和其所在像素具有同一种形状。
- [0022] 根据本发明的又一方面,还提供一种显示面板,包括:
- [0023] 非矩形基板,所述非矩形基板的形状与所述显示面板的形状相同;以及
- [0024] 上述的像素阵列,形成于所述非矩形基板上。
- [0025] 与现有技术相比,本发明通过改变像素的形状和排列,使其和显示面板的形状相适应来改善非矩形显示面板边界处的发光效果。同时通过共用子像素的方式充分利用子像素,增加整个显示面板的像素数量,提高发光效率。

附图说明

- [0026] 通过参照附图详细描述其示例实施方式,本发明的上述和其它特征及优点将变得更加明显。
- [0027] 图1示出了根据本发明实施例的像素阵列的示意图。
- [0028] 图2A-2B示出了根据本发明实施例的像素阵列的示意图。
- [0029] 图3A-3C示出了根据本发明实施例的像素阵列的示意图。
- [0030] 图4A-4B示出了根据本发明实施例的像素阵列的示意图。
- [0031] 图5A-5B示出了根据本发明实施例的圆形像素构成的示意图。
- [0032] 图6A-6B示出了根据本发明实施例的平行四边形像素构成的示意图。
- [0033] 图7示出了根据本发明实施例的三角形像素构成的示意图。

具体实施方式

- [0034] 现在将参考附图更全面地描述示例实施方式。然而,示例实施方式能够以多种形式实施,且不应被理解为限于在此阐述的实施方式;相反,提供这些实施方式使得本发明将全面和完整,并将示例实施方式的构思全面地传达给本领域的技术人员。在图中相同的附图标记表示相同或类似的结构,因而将省略对它们的重复描述。
- [0035] 所描述的特征、结构或特性可以以任何合适的方式结合在一个或更多实施方式

中。在下面的描述中,提供许多具体细节从而给出对本发明的实施方式的充分理解。然而,本领域技术人员应意识到,没有特定细节中的一个或更多,或者采用其它的方法、组元、材料等,也可以实践本发明的技术方案。在某些情况下,不详细示出或描述公知结构、材料或者操作以避免模糊本发明。

[0036] 本发明的附图仅用于示意相对位置关系,某些部位的尺寸采用了夸示的绘图方式以便于理解,附图中的尺寸并不代表实际尺寸的比例关系。

[0037] 本发明提供一种像素阵列,对位于像素阵列边缘的像素形状进行改进来改善非矩形OLED显示面板边界的显示光效果。图1至图4B分别示出了本发明提供的像素阵列的不同实施例。

[0038] 第一实施例

[0039] 参考图1,图1示出了根据本发明实施例的像素阵列的示意图。像素阵列形成于非矩形基板100上。像素阵列包括多个像素。具体而言,像素阵列包括位于像素阵列边缘的多个边缘像素110及被多个边缘像素110包围的多个中心像素(图1中未示出)。各边缘像素110具有朝向非矩形基板100的边界的第一边界111,第一边界111与非矩形基板120的形状相适应,进而改善边缘像素的显示效果。在本实施例中,非矩形基板100与各边缘像素110的形状相同,使得各边缘像素110具有与非矩形基板100的形状相适应的第一边界111。具体而言,非矩形基板100的形状为圆形。各边缘像素110的形状也为圆形,第一边界111可以是各边缘像素110朝向圆形基板100的边界的半圆边界。

[0040] 在一些实施例中,中心像素与边缘像素110的形状相同,也为圆形。在另一些实施例中,中心像素与边缘像素110的形状不同。例如,中心像素可以是矩形、三角形、菱形等其他形状。

[0041] 在一些实施例中,像素阵列中各像素可以按行和列的方向对齐排列。在一些变化例中,像素阵列中各像素可以错开排列。

[0042] 第二实施例

[0043] 参考图2A,图2A示出了根据本发明实施例的像素阵列的示意图。像素阵列形成于非矩形基板200上。与图1类似,像素阵列包括位于像素阵列边缘的多个边缘像素210及被多个边缘像素210包围的多个中心像素230。在本实施例中,各边缘像素210的第一边界211与其相邻的非矩形基板200的边界之间间距实质相同,使得各边缘像素210具有与非矩形基板200的形状相适应的第一边界211。各第一边界211与非矩形基板200的形状相适应进而改善像素阵列的显示效果。本实施例中,非矩形基板200为圆形,具有弧形边界。各边缘像素210的第一边界211与其相邻的弧形边界具有相同的曲率。

[0044] 进一步地,各边缘像素210的第一边界211的连线220与圆形基板200的形状相适应,使得像素阵列的发光界面的发光形状(也就是连线220所形成的形状)和圆形基板200边界形状基本一致,进而改善显示效果。本实施例中,各边缘像素210的第一边界211的连线220与圆形基板200的弧形边界具有相同的曲率,使得各边缘像素210的第一边界211的连线220与圆形基板200的弧形边界之间间距实质相同。例如,各边缘像素210的第一边界211的连线220与圆形基板200为同心圆。

[0045] 在本实施例中,中心像素230与边缘像素210的形状不同。例如,中心像素可以是矩形、三角形、菱形等其他形状。在一些变化例中,中心像素230可以与部分边缘像素210的形

状相同。

[0046] 在本实施例中,示出像素阵列中各像素按行和列的方向对齐排列。在一些变化例中,各像素也可以错开排列。在另一些变化例中,各像素还可以按各种不同的像素阵列方式排列。

[0047] 第三实施例

[0048] 参考图2B,图2B示出了根据本发明实施例的像素阵列的示意图。图2B所示的像素阵列与图2A类似。其与图2A不同的是,部分边缘像素210'的第一边界220'与其相邻的圆形基板200'的边界之间间距实质相同,而另一部分缘像素210A'的第一边界211A'与其相邻的圆形基板200'的边界具有同一种形状。换言之,部分边缘像素210'的第一边界21'与其相邻的弧形边界具有相同的曲率;而另一部分缘像素210A'的第一边界211A'为弧形,但其曲率与圆形基板200'的弧形边界曲率不同。其中,本发明所述的同一种形状是指,形状的类型相同。例如,可以都为弧形,但其曲率不同;可以都为矩形,但长宽比不同;例如,可以都为平行四边形,但两条边所成的比例不同。

[0049] 进一步地,在本实施例中,仅部分边缘像素210'的第一边界211'的连线220'与圆形基板200的弧形边界具有相同的曲率。例如,仅部分边缘像素210'的第一边界211'的连线220'所形成的弧形与圆形基板200'具有相同的中心。

[0050] 第四实施例

[0051] 图3A,图3A示出了根据本发明实施例的像素阵列的示意图。在本实施例中,非矩形基板300为平行四边形。边缘像素310具有与平行四边形基板300相同的形状。也就是说,边缘像素310具有与平行四边形基板300相同的平行四边形形状。本发明所述的形状相同,指的是该形状与其等比例缩放的各形状形状相同。各边缘像素310的第一边界311与其相邻的平行四边形基板300的边界之间间距实质相同。各第一边界311与平行四边形基板300的形状相适应进而改善像素阵列的显示效果。具体地,在本实施例中,各边缘像素310的第一边界311与其相邻的平行四边形基板300的边界平行。

[0052] 另外,在本实施例中,像素阵列中的各边缘像素310按平行四边形基板300邻接的两条边的方向排列,使得各边缘像素310的第一边界311的连线320形成的平行四边形的各边与平行四边形基板300的各边平行。进一步使得各边缘像素310的第一边界311的连线320与平行四边形基板300的边界之间间距实质相同。像素阵列的发光界面的发光形状(也就是连线320所形成的形状)和平行四边形基板300边界形状基本一致,进而改善显示效果。在一些实施例中,各边缘像素310的第一边界311的连线320形成的平行四边形的各边与平行四边形基板300的各边之间的间距相等。在一些变化例中,各边缘像素310的第一边界311的连线320形成的平行四边形的各边与平行四边形基板300的各边之间的间距也可以不相等。

[0053] 在本实施例中,各中心像素330也具有与平行四边形基板300相同的形状,并按平行四边形基板300邻接的两条边的方向排列。在一些变化例中,各中心像素330可以具有与平行四边形基板300不相同的形状。在又一些变化例中,各中心像素330可以按其他方式排列。在此不予赘述。

[0054] 第五实施例

[0055] 图3B与图3A类似,区别在于,在图3B中,边缘像素310'与平行四边形基板300'的形状不同。各边缘像素310'为多边形形状,其第一边界311'与其相邻的平行四边形基板300'

的边界平行。具体而言,各边缘像素310'为矩形由平行四边形基板300'的其中一条边的平行线或邻接的两条边的平行线切割而成的多边形形状。

[0056] 另外,在本实施例中,各边缘像素310'的第一边界311'的连线320'形成的平行四边形的各边与平行四边形基板300'的各边平行。

[0057] 图3B所示的像素阵列中,各像素按行和列的方向对齐排列。在一些变化例中,各像素也可以按平行四边形基板300'邻接的两条边的方向排列。各中心像素330'具有与边缘像素310'不同的形状。例如,各中心像素330'具有矩形形状。

[0058] 第六实施例

[0059] 图3C与图3A类似,区别在于,在图3C中,边缘像素310''与平行四边形基板300''的形状不同。各边缘像素310''的第一边界311''与其相邻的平行四边形基板300''的边界平行。具体而言,各边缘像素310''为圆形由非矩形基板300''的平行四边形的其中一条边的平行线或邻接的两条边的平行线切割而成的不规则形状。

[0060] 另外,在本实施例中,各边缘像素310''的第一边界311''的连线320''形成的平行四边形的各边与非矩形基板300''的各边平行。

[0061] 图3C所示的像素阵列中,各像素按平行四边形基板300''邻接的两条边的方向排列。各中心像素330''具有与边缘像素310''不同的形状。例如,各中心像素330''具有圆形形状。

[0062] 第七实施例

[0063] 图4A,图4A示出了根据本发明实施例的像素阵列的示意图。在本实施例中,非矩形基板400为三角形。优选地,非矩形基板400为等边三角形形状。边缘像素410具有与三角形基板400相同的形状。各边缘像素410的第一边界411与其相邻的三角形基板400的边界之间间距实质相同。各第一边界411与三角形基板400的形状相适应进而改善像素阵列的显示效果。具体地,在本实施例中,各边缘像素410的第一边界411与其相邻的三角形基板400的边界平行。

[0064] 另外,在本实施例中,像素阵列中的各边缘像素410按行和列的方向对齐排列,使得各边缘像素410的第一边界411的连线420形成的三角形的各边与三角形基板400的各边平行。进一步使得各边缘像素410的第一边界411的连线420与三角形基板400的边界之间间距实质相同。像素阵列的发光界面的发光形状(也就是连线420所形成的形状)和三角形基板400边界形状基本一致,进而改善显示效果。在一些实施例中,各边缘像素410的第一边界411的连线420形成的三角形的各边与三角形基板400的各边之间的间距相等。在一些变化例中,各边缘像素410的第一边界411的连线420形成的三角形的各边与平行四边形基板400的各边之间的间距也可以不相等。

[0065] 在本实施例中,各中心像素430也具有三角形基板400相同的形状,并按行和列的方向交错排列。在一些变化例中,各中心像素430可以具有与三角形基板400不相同的形状。在又一些变化例中,各中心像素430可以按其他方式排列。在此不予赘述。

[0066] 第八实施例

[0067] 图4B与图4A类似,区别在于,在图4B中,边缘像素410'与三角形基板400'的形状不同。各边缘像素410'为多边形形状,其第一边界411'与其相邻的三角形基板400'的边界平行。具体而言,各边缘像素410'为矩形由三角形基板400'的其中一条边的平行线或邻接的

两条边的平行线切割而成的多边形形状。

[0068] 另外,在本实施例中,各边缘像素410'的第一边界411'的连线420'形成的三角形的各边与三角形基板400'的各边平行。

[0069] 图4B所示的像素阵列中,各像素按行和列的方向交错排列。在一些变化例中,各像素也可以按行和列的方向对齐排列。各中心像素430'具有与边缘像素410'不同的形状。例如,各中心像素430'具有矩形形状。

[0070] 本领域技术人员可以理解,上述基板的形状与OLED显示面板的形状相同。特别在多面板同时制程的制作工艺中,本发明所述的基板形状与经切割制程后的OLED显示面板的形状相同。

[0071] 上述第一实施例至第八实施例分别描述了圆形基板、平行四边形基板及三角形基板的像素阵列。然而本发明并非以此为限,本领域技术人员可以根据描述实现其他多边形或不规则图形基板的像素阵列,这些变化的方式都包含在本发明的范围内。

[0072] 为了更好的改善OLED显示面板的显示效果,本发明进一步提供了共用子像素的像素阵列。图5A至图7分别以圆形像素、平行四边形像素及三角形像素为实施例进行描述。图5A至图7中的像素主要示出中心像素以及与非矩形基板形状相同的边缘像素的构成。

[0073] 第九实施例

[0074] 结合图5A及图5B,图5A及图5B示出像素阵列的8个圆形像素510。为了清楚起见,通过两幅图分别示出4个圆形像素510的构成。在本实施例中,各子像素512的形状与其构成的圆形像素510的形状相同。

[0075] 图5A及图5B所示的像素阵列中部分子像素512的排列,包括四行子像素512。第一行子像素包括沿行的方向排列的三个蓝色子像素B。第二行子像素包括沿行的方向按红色子像素R、绿色子像素G、红色子像素R、绿色子像素G依次排列的四个子像素。第三行子像素包括沿行的方向排列的三个蓝色子像素B。第四行子像素包括沿行的方向按红色子像素R、绿色子像素G、红色子像素R、绿色子像素G依次排列的四个子像素。其中,由蓝色子像素B、红色子像素R及绿色子像素G构成一个像素。图5A及图5B所示的四行子像素可以按图5A及图5B共用子像素的方式构成8个像素。

[0076] 优选地,蓝色子像素B的数量大于绿色子像素G的数量,并且蓝色子像素B的数量大于红色子像素R的数量。例如,在图5A及图5B所示出的像素阵列中的部分子像素512的排列,蓝色子像素B的数量为6个,红色子像素R的数量为4个,绿色子像素G的数量也为4个。

[0077] 第十实施例

[0078] 结合图6A及图6B,图6A及图6B示出像素阵列的3个平行四边形像素610。为了清楚起见,通过两幅图分别示出2个平行四边形像素610及一个平行四边形像素610的构成。在本实施例中,各子像素612与其构成的平行四边形像素610具有同一种形状。具体而言,红色子像素R及绿色子像素G与平行四边形像素610形状相同,而蓝色子像素B也为平行四边形,但蓝色子像素B的两条边所成的比例与平行四边形像素610两条边所成的比例不同。

[0079] 图6A及图6B所示的像素阵列中部分子像素612的排列,包括四行子像素612。第一行子像素包括一个蓝色子像素B。第二行子像素包括沿行的方向按红色子像素R、绿色子像素G依次排列的两个子像素。第三行子像素包括一个蓝色子像素B。第四行子像素包括沿行的方向按红色子像素R、绿色子像素G依次排列的两个子像素。其中,由蓝色子像素B、红色子

像素R及绿色子像素G构成一个像素。图6A及图6B所示的四行子像素可以按图6A及图6B共用子像素的方式构成3个像素。例如,第一行的蓝色子像素B、第二行的红色子像素R及第二行的绿色子像素G构成一个像素610;第三行的蓝色子像素B、第四行的红色子像素R及第四行的绿色子像素G构成一个像素610(参见图6A);第二行的红色子像素R、第二行的绿色子像素G及第三行的蓝色子像素B构成一个像素610(参见图6B)。

[0080] 优选地,蓝色子像素B的面积大于绿色子像素G的面积,并且蓝色子像素B的面积大于红色子像素R的面积。在一些变化例中,蓝色子像素B的面积与绿色子像素G的面积相等。

[0081] 第十一实施例

[0082] 图7示出像素阵列的3个三角形像素710。在本实施例中,部分子像素712与其构成的三角形像素710具有同一种形状。具体而言,红色子像素R及绿色子像素G与三角形像素710形状相同,而蓝色子像素B具有菱形形状。

[0083] 图7所示的像素阵列中部分子像素712的排列,包括两行子像素712。第一行子像素包括三个沿行的方向排列的蓝色子像素B。第二行子像素包括沿行的方向按红色子像素R、绿色子像素G、红色子像素R、绿色子像素G依次排列的四个子像素。其中,由蓝色子像素B、红色子像素R及绿色子像素G构成一个像素。图7所示的各子像素可以按图7共用子像素的方式构成3个像素。例如,第一行第一个蓝色子像素B、第二行第一个红色子像素R及第二行第一个绿色子像素G构成一个像素710;第一行第二个蓝色子像素B、第二行第一个绿色子像素G及第二行第二个红色子像素R构成一个像素710;第一行第三个蓝色子像素B、第二行第二个红色子像素R及第二行第二个绿色子像素G构成一个像素710。

[0084] 优选地,蓝色子像素B的面积大于绿色子像素G的面积,并且蓝色子像素B的面积大于红色子像素R的面积。在一些变化例中,蓝色子像素B的面积与绿色子像素G的面积相等。

[0085] 尽管通过第九实施例到第十一实施例描述了圆形像素、平行四边形像素及三角形像素的构成,本领域技术人员可以通过本发明具体实施例的描述,实现更多的变化例。例如,通过借用子像素的方式实现其他不规则像素的构成,在此不予赘述。

[0086] 与现有技术相比,本发明通过改变像素的形状和排列,使其和显示面板的形状相适应来改善非矩形显示面板边界处的发光效果。同时通过共用子像素的方式充分利用子像素,增加整个显示面板的像素数量,提高发光效率。

[0087] 以上具体地示出和描述了本发明的示例性实施方式。应该理解,本发明不限于所公开的实施方式,相反,本发明意图涵盖包含在所附权利要求范围内的各种修改和等效置换。

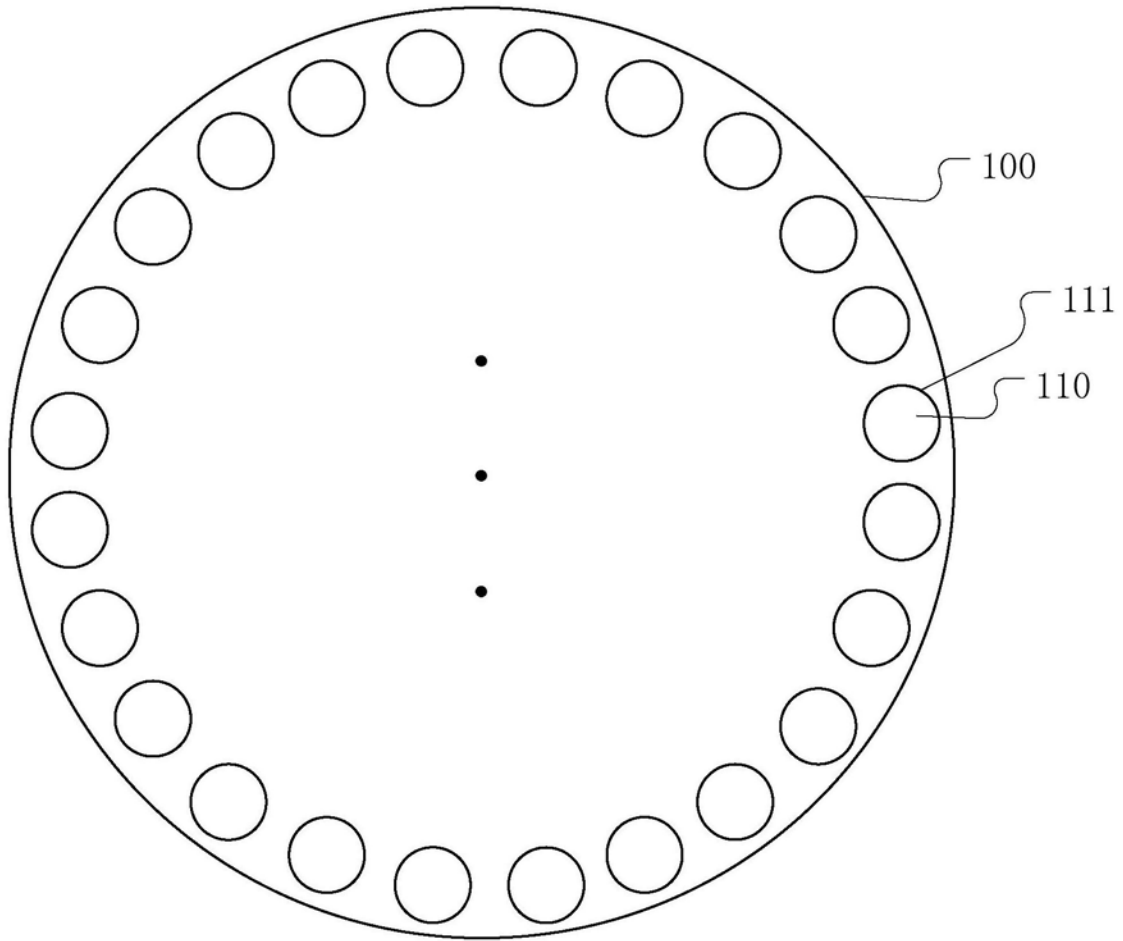


图1

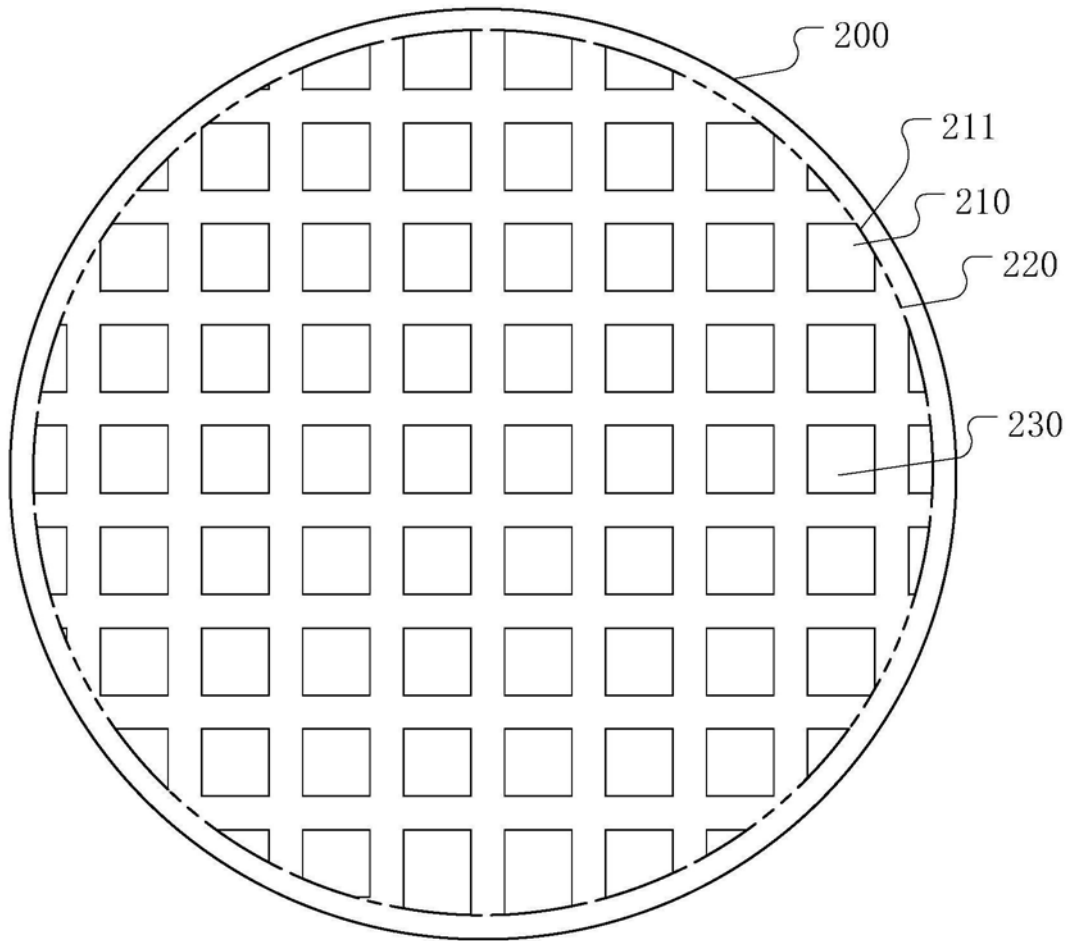


图2A

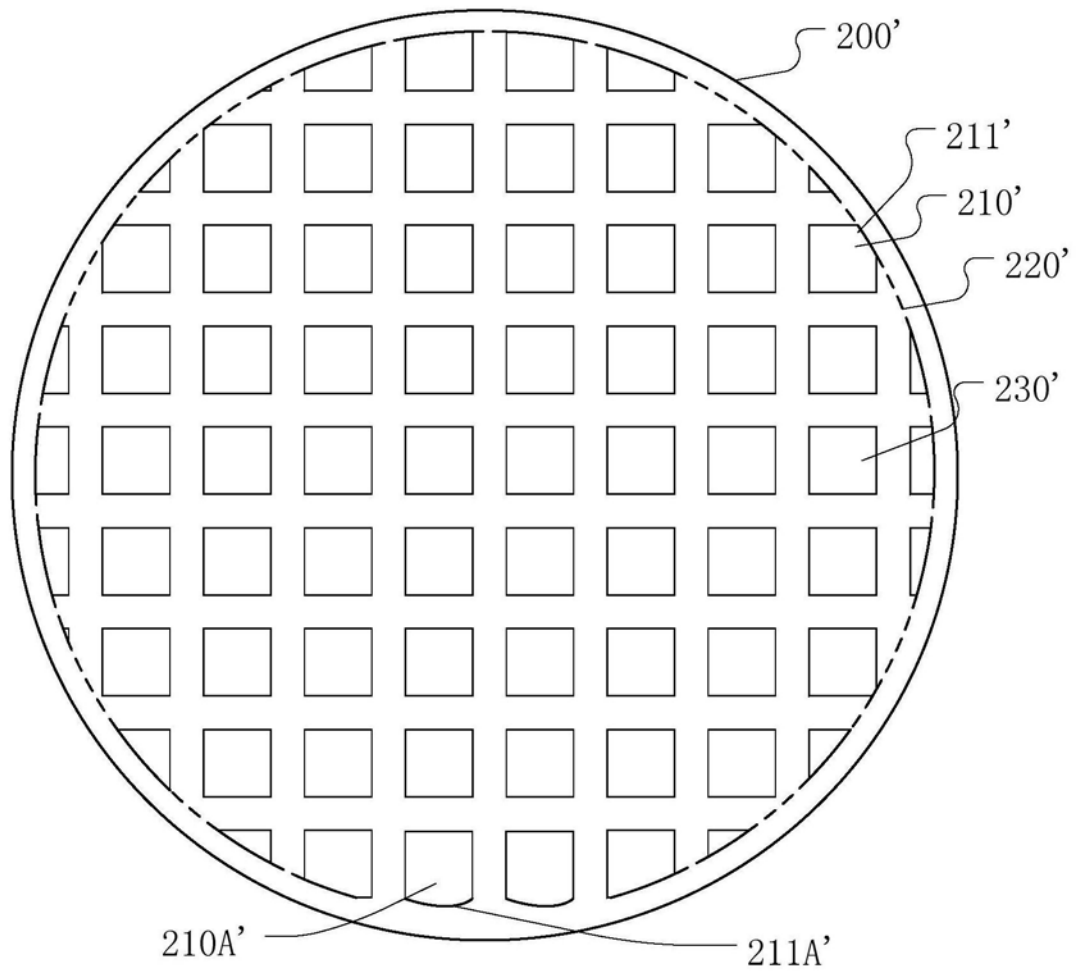


图2B

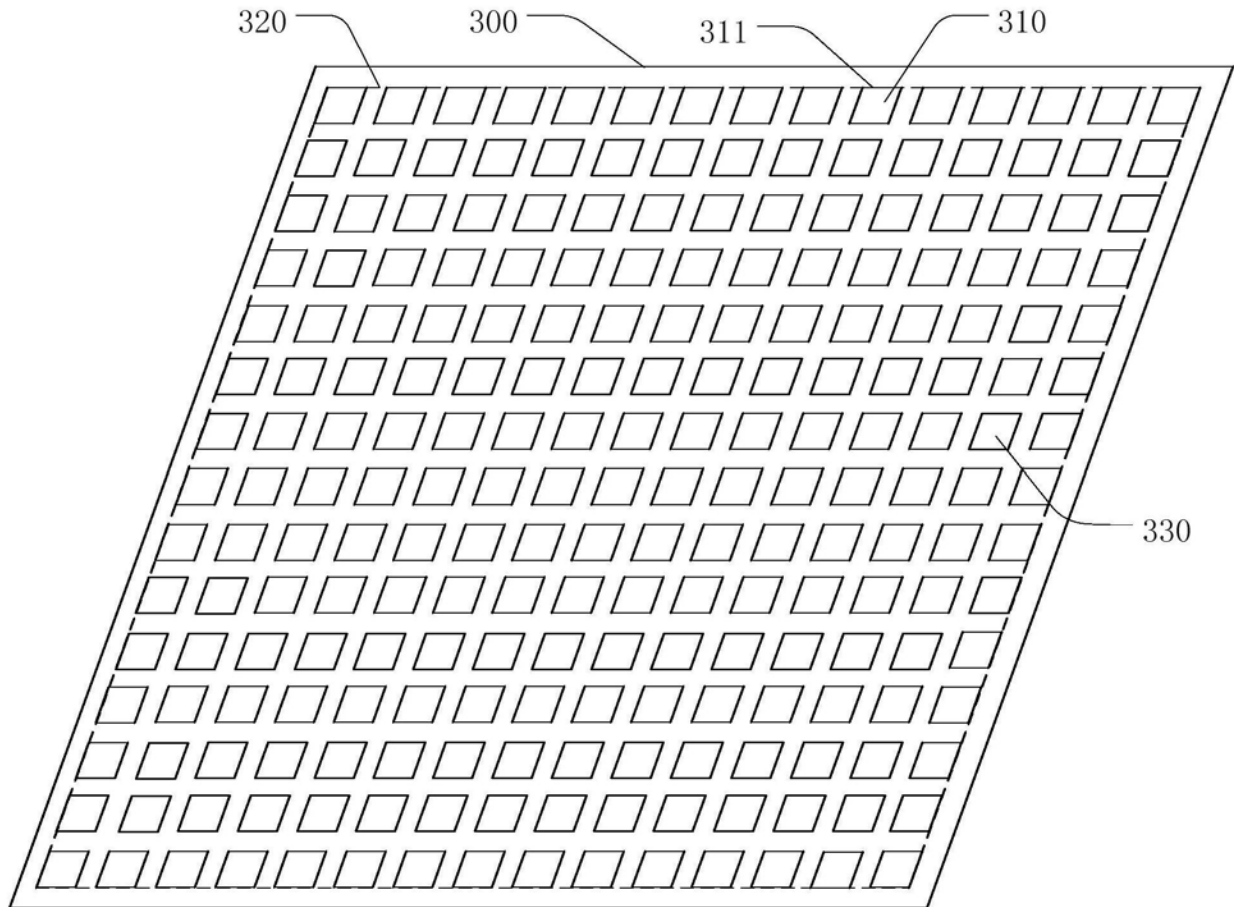


图3A

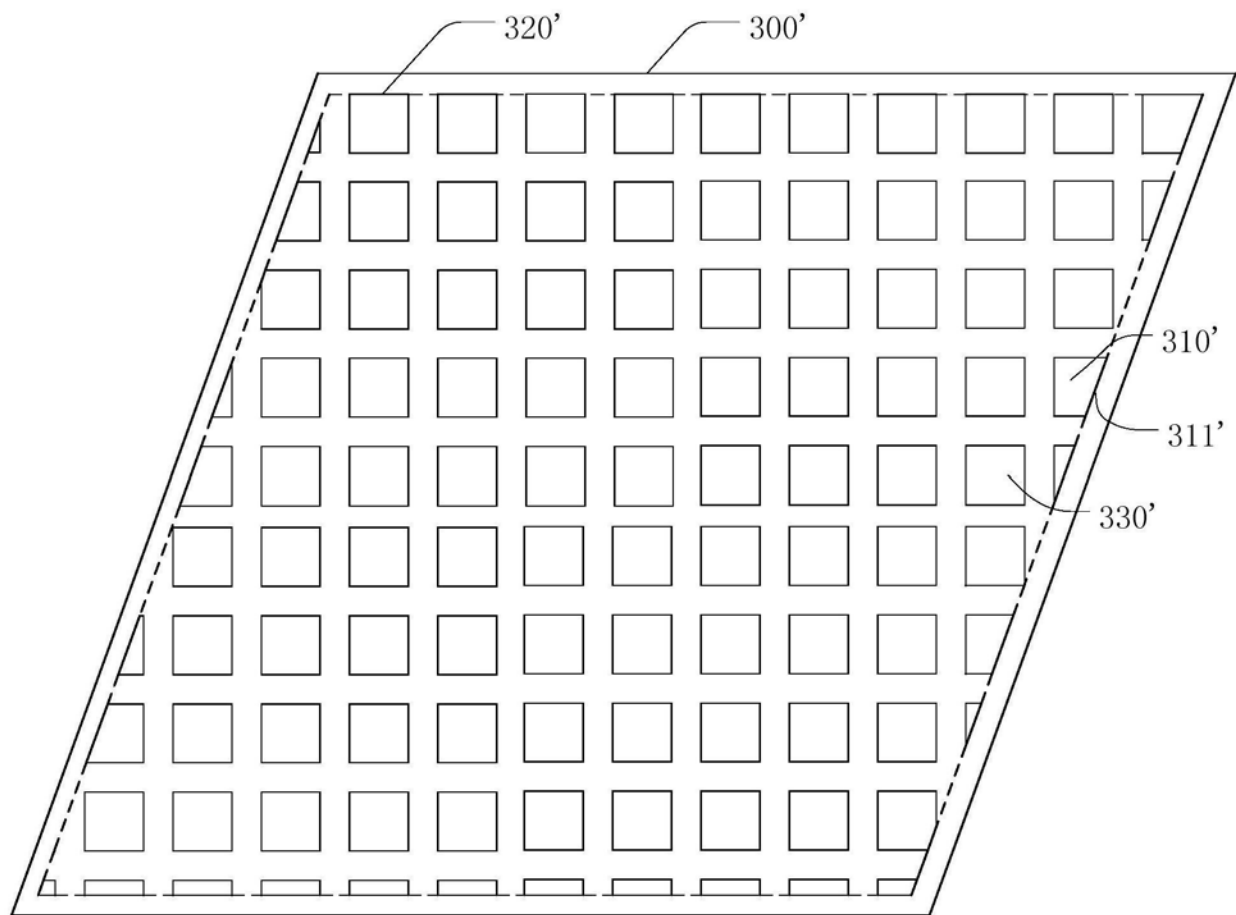


图3B

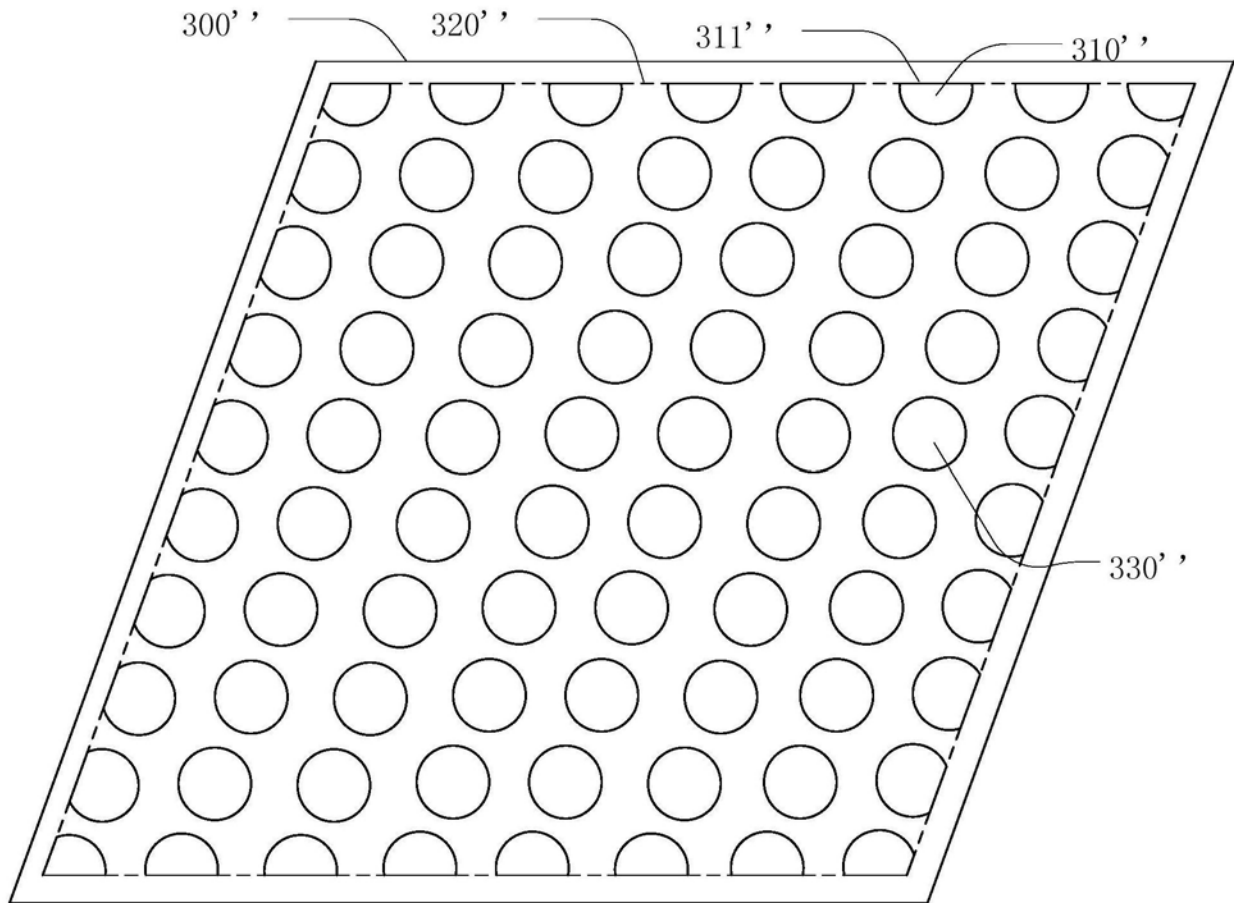


图3C

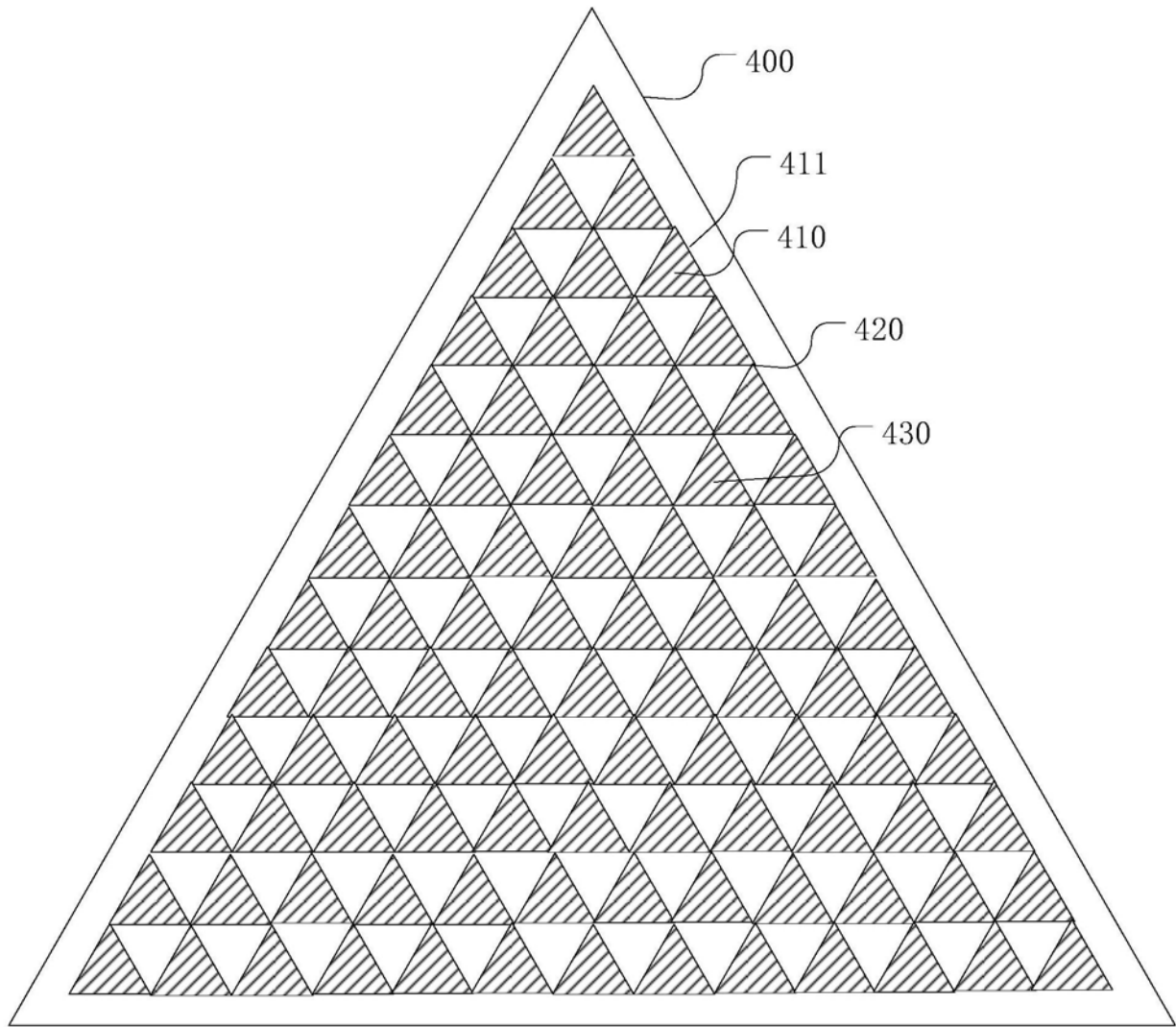


图4A

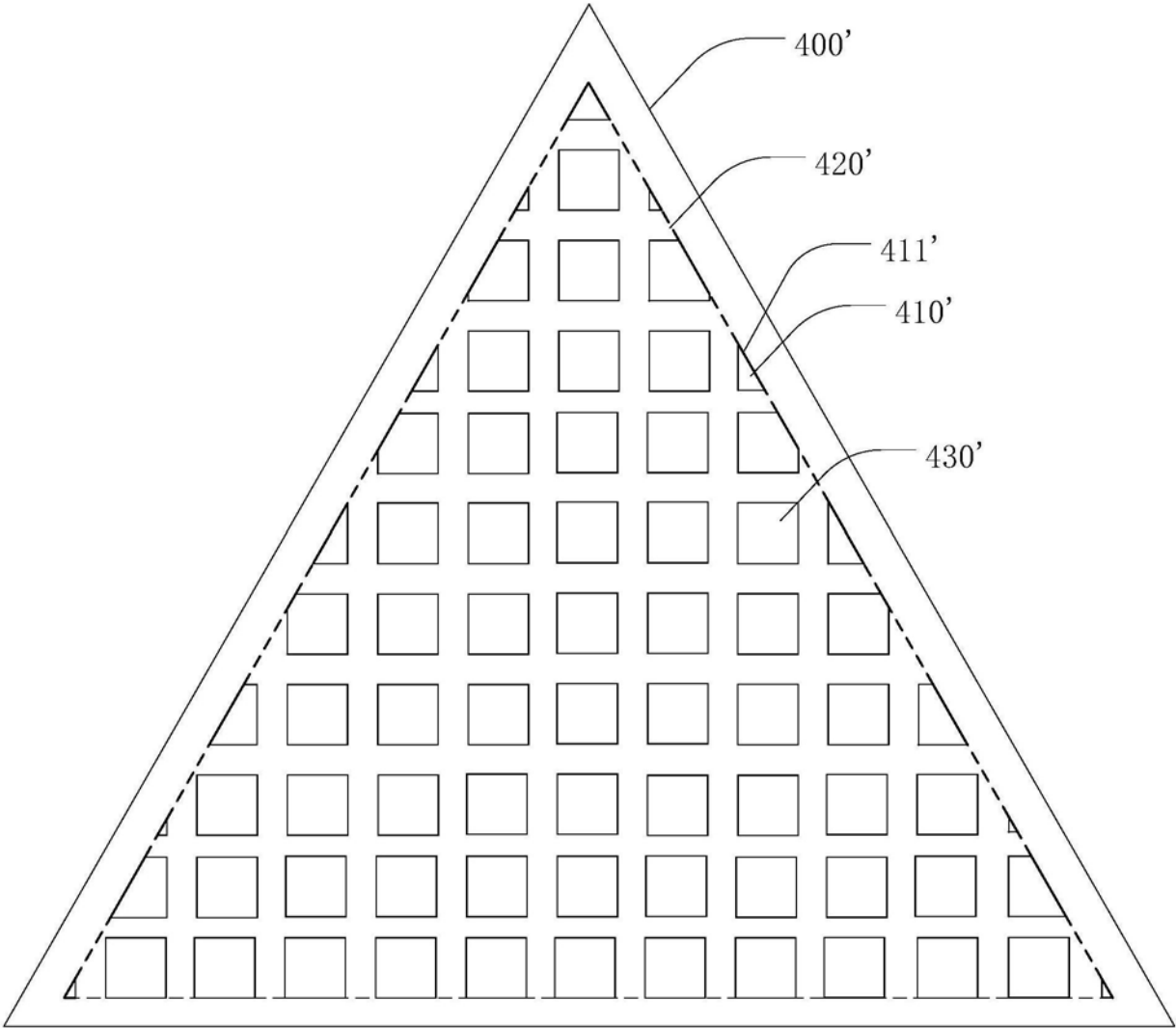


图4B

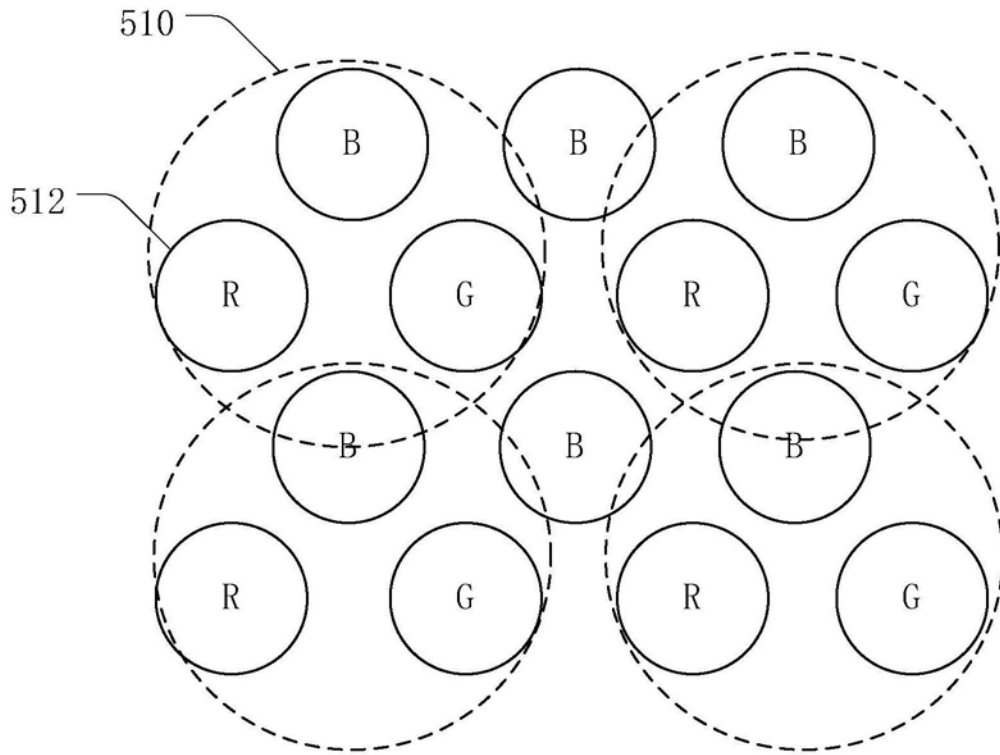


图5A

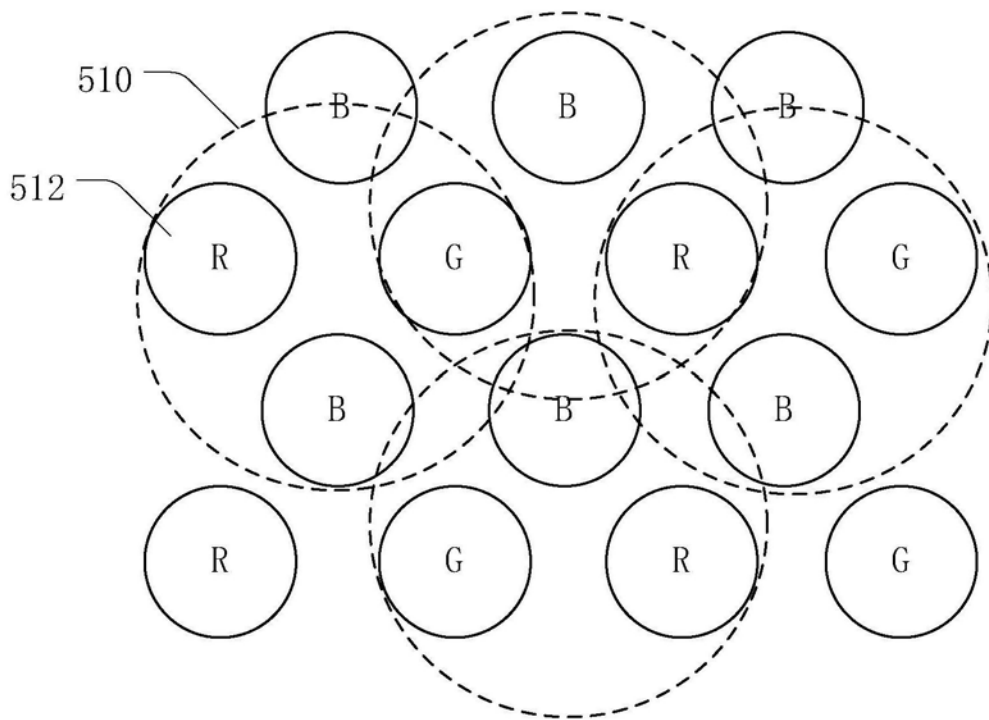


图5B

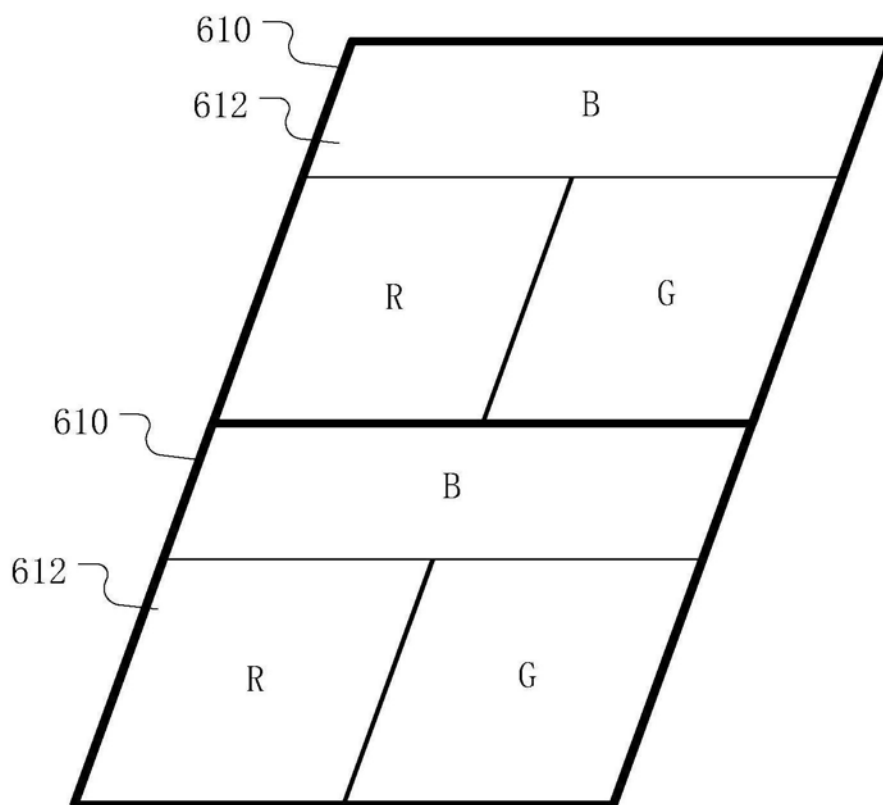


图6A

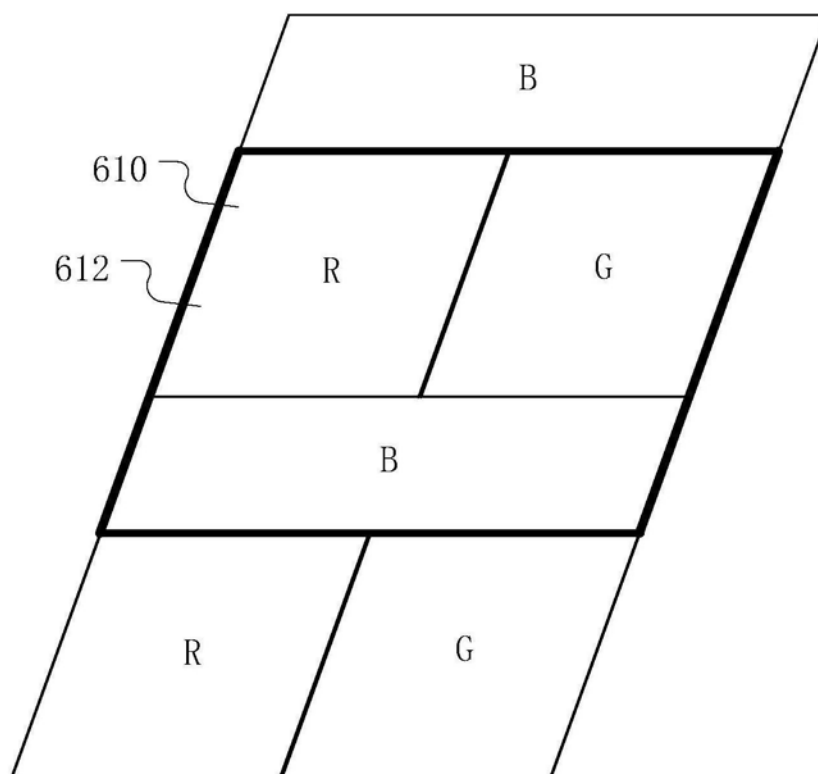


图6B

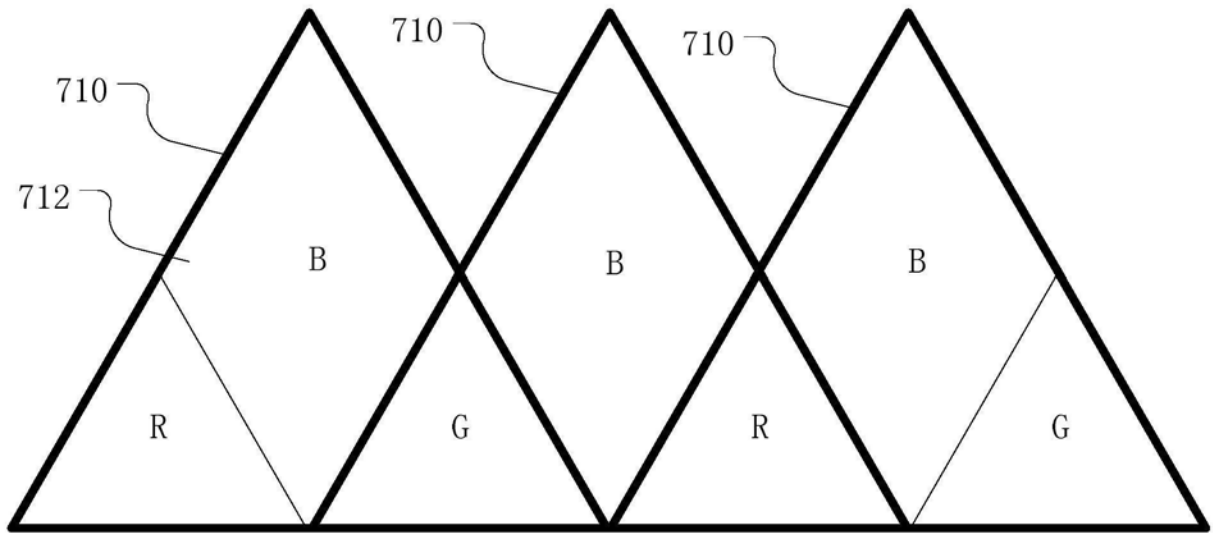


图7

专利名称(译)	显示面板及其像素阵列		
公开(公告)号	CN106653792B	公开(公告)日	2019-10-29
申请号	CN201510734464.X	申请日	2015-11-03
[标]申请(专利权)人(译)	上海和辉光电有限公司		
申请(专利权)人(译)	上海和辉光电有限公司		
当前申请(专利权)人(译)	上海和辉光电有限公司		
[标]发明人	李芝 李贵芳 牟鑫 李艳虎		
发明人	李芝 李贵芳 牟鑫 李艳虎		
IPC分类号	H01L27/32		
CPC分类号	H01L27/3241 H01L2227/32 H01L27/3216 H01L27/3218 H01L51/52		
代理人(译)	李峰		
审查员(译)	廉海峰		
其他公开文献	CN106653792A		
外部链接	Espacenet SIPO		

摘要(译)

本发明提供一种显示面板及其像素阵列，所述像素阵列，形成于非矩形基板上，所述像素阵列包括：多个边缘像素，所述多个边缘像素位于所述非矩形基板的边缘，各所述边缘像素具有朝向所述非矩形基板的边界的第一边界，所述第一边界与所述非矩形基板的形状相适应；以及多个中心像素，由所述多个边缘像素包围。其改善非矩形OLED显示面板边界的显示光效果。

