



(12) 发明专利

(10) 授权公告号 CN 104091562 B

(45) 授权公告日 2016.01.13

(21) 申请号 201410302129.8

CN 203179480 U, 2013.09.04, 全文.

(22) 申请日 2014.06.27

审查员 魏贯军

(73) 专利权人 京东方科技集团股份有限公司

地址 100015 北京市朝阳区酒仙桥路 10 号

专利权人 北京京东方光电科技有限公司

(72) 发明人 杨盛际

(74) 专利代理机构 北京路浩知识产权代理有限公司 11002

代理人 李相雨

(51) Int. Cl.

G09G 3/3225(2016.01)

(56) 对比文件

CN 203941677 U, 2014.11.12, 权利要求书第 1-10 项.

JP 特开 2006-119180 A, 2006.05.11, 全文.

JP 特开 2006-285117 A, 2006.10.19, 全文.

CN 103208255 A, 2013.07.17, 全文.

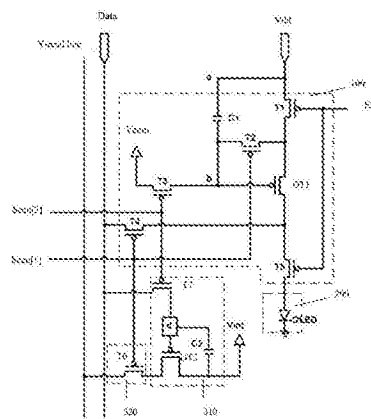
权利要求书1页 说明书6页 附图7页

(54) 发明名称

像素电路、显示面板及显示装置

(57) 摘要

本发明提供了一种像素电路、显示面板和显示装置,该像素电路包括:像素补偿模块、发光模块和触控检测模块。本发明提供的像素电路中,集成了像素补偿模块和触控检测模块,并使像素补偿模块和触控检测模块共用数据电压线和扫描信号线。这样就能减少信号线路的数目,从而大幅缩减像素间距大小并降低 IC 成本,从而获得更高的像素密度。同时,本发明提供的像素电路中,流经电致发光单元的工作电流不受对应的驱动晶体管的阈值电压的影响,能够解决由于驱动晶体管的阈值电压漂移导致显示亮度不均的问题。



1. 一种像素电路,其特征在于,包括:像素补偿模块、发光模块和触控检测模块;
所述像素补偿模块,包括第一至第五开关单元,像素驱动单元和储能单元;其中,
第一开关单元和第五开关单元的控制端均连接第一扫描信号线;第一开关单元的第一端连接工作电压线,第一开关单元的第二端连接驱动单元的输入端;第五开关单元的第一端连接驱动单元的输出端,第五开关单元的第二端连接发光模块;
第二开关单元和第四开关单元的控制端均连接第二扫描信号线;第二开关单元的第一端连接像素驱动单元的输入端,第二开关单元的第二端连接储能单元的第二端以及驱动单元的控制端;第四开关单元的第一端连接数据电压线,第四开关单元的第二端连接驱动单元的输出端;
第三开关单元的控制端连接第三扫描信号线,第三开关单元的第一端连接储能单元的第二端,第三开关单元的第二端连接低电平线;
所述触控检测模块,包括检测子模块和输出子模块;其中,所述检测子模块,分别连接第三扫描信号线、第二工作电压线、数据电压线,用于检测触控信号;输出子模块,分别连接第二扫描信号线、触控信号读取线以及所述检测子模块,用于根据第二扫描信号线的输入向所述触控信号读取线输出检测触控信号。
2. 如权利要求 1 所述的像素电路,其特征在于,所述发光模块包括电致发光元件,所述电致发光元件的阳极与所述第五开关单元的第二端相连。
3. 如权利要求 2 所述的像素电路,其特征在于,所述储能单元为电容。
4. 如权利要求 3 所述的像素电路,其特征在于,所述输出子模块包括第六开关单元,所述第六开关单元的第一端连接所述检测子模块,第二端连接所述触控信号读取线。
5. 如权利要求 4 所述的像素电路,其特征在于,所述检测子模块包括第七开关单元、触控信号驱动单元、感测电容和触控电极,所述第七开关单元连接在所述触控信号驱动单元的控制端与所述数据电压线之间,控制端连接第三扫描信号线;触控信号驱动单元的输入端连接第二工作电压线,输出端连接第六开关单元;所述感测电容连接在所述触控信号驱动单元的输入端与控制端之间;所述触控电极连接与所述触控信号驱动单元的控制端相连。
6. 如权利要求 3-5 任一项所述的像素电路,其特征在于,各个开关单元和驱动单元为薄膜场效应晶体管。
7. 如权利要求 6 所述的像素电路,其特征在于,各个薄膜场效应晶体管均为 P 沟道型;驱动单元的控制端为薄膜场效应晶体管的栅极,驱动单元的输入端为源极,驱动单元的输出端为漏极;各个开关单元的控制端为薄膜场效应晶体管的栅极,其他两端对应于源极和漏极。
8. 一种显示面板,其特征在于,包括如权利要求 1-7 任一项所述的像素电路。
9. 如权利要求 8 所述的显示面板,其特征在于,所述像素电路在所述显示面板中呈周期性分布。
10. 一种显示装置,其特征在于,包括如权利要求 8 或 9 所述的显示面板。

像素电路、显示面板及显示装置

技术领域

[0001] 本发明涉及显示技术领域,尤其涉及一种像素电路、显示面板及显示装置。

背景技术

[0002] 随着显示技术的急速进步,具有触控功能的显示装置由于其所具有的可视化操作等优点而逐渐得到越来越多人们的欢迎。根据触控面板与显示面板相对位置的不同,一般可以将现有的具有触控功能的显示装置分为表面式 (on cell) 触控面板与内嵌式 (in cell) 触控面板两种。与表面式触控面板相比,内嵌式触控面板具有更薄的厚度与更高的光透过率。

[0003] 而对于现有的显示装置而言,有机发光二极管 (Organic Light Emitting Diode, OLED) 作为一种电流型发光器件,因其所具有的自发光、快速响应、宽视角和可制作在柔性衬底上等特点而越来越多地被应用于高性能显示领域当中。OLED 显示装置按照驱动方式的不同可分为 PMOLED (Passive Matrix Driving OLED, 无源矩阵驱动有机发光二极管) 和 AMOLED (Active Matrix Driving OLED, 有源矩阵驱动有机发光二极管) 两种,由于 AMOLED 显示器具有低制造成本、高应答速度、省电、可用于便携式设备的直流驱动、工作温度范围大等优点而可望成为取代 LCD (liquid crystal display, 液晶显示器) 的下一代新型平面显示器。在现有的 AMOLED 显示面板中,每个 OLED 均依靠阵列基板上一个像素单元内的多个 TFT (Thin Film Transistor, 薄膜晶体管) 开关所组成的像素驱动电路驱动发光实现显示。像素驱动电路直接决定了 OLED 发光显示的质量,因此像素驱动电路的设计是 AMOLED 的核心技术内容。如图 1 所示,为现有技术中一种像素驱动电路的电路结构示意图,包括一个开关薄膜晶体管 T1 和一个驱动薄膜晶体管 T2、一个存储电容 C, 这里的 T1 和 T2 均为 P 沟道型驱动薄膜晶体管,其中 T1 的栅极与扫描线 Scan[1] 连接,源极连接数据线 Data,漏极连接 C 的 B 端; C 的 B 端还连接 T2 的栅极, T2 的源极连接工作电压线 Vdd,漏极连接对应的 OLED; 在 Scan[1] 扫描到该行像素电路时低电平,控制 T1 导通,将数据电压线 Vdd 中的数据电压写入到 C 的 B 端; 在该行扫描结束时, Scan[1] 变为高电平, T1 截止,存储在 C 上的数据电压驱动 T2,使其产生电流来驱动 OLED,保证 OLED 在一帧时间内持续发光, T2 的饱和电流 (即流过 OLED 的电流) $I_{\text{OLED}} = K(V_{\text{GS}} - V_{\text{th}})^2$ 。可见, I_{OLED} 与 T2 的阈值电压 V_{th} 有关。而且,由于工艺制程和器件老化等原因,在这种 2T1C 的像素驱动电路中,各像素点的驱动 TFT 的阈值电压 V_{th} 会漂移,即各像素点的驱动薄膜晶体管的阈值电压存在不均匀性,容易导致流过每个像素点的 OLED 的电流因 V_{th} 的变化而变化,使得显示屏的显示亮度不均,从而影响整个图像的显示效果。

[0004] 另一方面,内嵌式触控面板 (Touch Screen Panel, 简称 TSP) 是将用于触摸的传感器及驱动电路,同样利用阵列工艺制作在阵列基板上的每个像素单元内。如果将 TSP 的传感器及驱动电路叠加在 AMOLED 像素中,则需要加入一定数量的驱动电路 TFT,从而需要额外占用一定像素单元的空间,而像素单元中空余空间有限,这极大地限制了内嵌式触控面板电路与 AMOLED 驱动电路的同时制作。

发明内容

[0005] 本发明的目的是提供一种像素电路及显示装置,以避免因驱动晶体管的阈值漂移并提高内嵌式触控电路与像素驱动电路的集成度。

[0006] 为了达到上述目的,本发明提供了一种像素电路,包括:像素补偿模块、发光模块和触控检测模块;

[0007] 所述像素补偿模块,包括第一至第五开关单元,像素驱动单元和储能单元;其中,

[0008] 第一开关单元和第五开关单元的控制端均连接第一扫描信号线;第一开关单元的第一端连接工作电压线,第一开关单元的第二端连接驱动单元的输入端;第五开关单元的第一端连接驱动单元的输出端,第二端连接发光模块;

[0009] 第二开关单元和第四开关单元的控制端均连接第二扫描信号线;第二开关单元的第一端连接像素驱动单元的输入端,第二开关单元的第二端连接储能单元的第二端以及驱动单元的控制端;第四开关单元的第一端连接数据电压线,第四开关单元的第二端连接驱动单元的输出端;

[0010] 第三开关单元的控制端连接第三扫描信号线,第三开关单元的第一端连接储能单元的第二端,第三开关单元的第二端连接低电平线;

[0011] 所述触控检测模块,包括检测子模块和输出子模块;其中,所述检测子模块,分别连接第三扫描信号线、第二工作电压线、数据电压线,用于检测触控信号;输出子模块,分别连接第二扫描信号线、触控信号读取线以及所述检测子模块,用于根据第二扫描信号线的输入向所述触控信号读取线输出检测触控信号。

[0012] 优选的,所述发光模块包括电致发光元件,所述电致发光元件与所述像素补偿模块相连。

[0013] 优选的,所述储能单元为电容。

[0014] 优选的,所述输出子模块包括第六开关单元,所述第六开关单元的第一端连接所述检测子模块,第二端连接所述触控信号读取线。

[0015] 优选的,所述检测子模块包括第七开关单元、触控信号驱动单元、感测电容和触控电极,所述第七开关单元连接在所述触控信号驱动单元的控制端与所述数据电压线之间,控制端连接第三扫描信号线;触控信号驱动单元的输入端连接第二工作电压线,输出端连接第六开关单元;所述感测电容连接在所述触控信号驱动单元的输入端与控制端之间;所述触控电极连接与所述触控信号驱动单元的控制端相连。

[0016] 优选的,各个开关单元和驱动单元为薄膜场效应晶体管。

[0017] 优选的,各个薄膜场效应晶体管均为P沟道型;驱动单元的控制端为薄膜场效应晶体管的栅极,输入端为源极,输出端为漏极;各个开关单元的控制端为薄膜场效应晶体管的栅极,其他两端对应于源极和漏极。

[0018] 本发明还提供了一种显示面板,包括上述任一项所述的像素电路。

[0019] 进一步的,所述像素电路在所述显示面板中呈周期性分布。

[0020] 本发明还提供了一种显示装置,包括上述任一项所述的显示面板。

[0021] 本发明提供的像素电路中,集成了像素补偿模块和触控检测模块,并使像素补偿模块和触控检测模块共用数据电压线和扫描信号线。这样就能减少信号线路的数目,从而

大幅缩减像素间距大小并降低 IC 成本,从而获得更高的像素密度。同时,本发明提供的像素电路中,流经电致发光单元的工作电流不受对应的驱动晶体管的阈值电压的影响,能够解决由于驱动晶体管的阈值电压漂移导致显示亮度不均的问题。

附图说明

- [0022] 图 1 为现有技术中的一种像素驱动电路的电路结构图；
[0023] 图 2 为本发明实施例提供的像素电路的电路结构示意图；
[0024] 图 3 为本发明实施例提供的像素电路的驱动方法中关键信号的时序图；
[0025] 图 4a、图 4b、图 4c 为本发明实施例中的像素电路在不同时序下的电流流向和电压值的示意图；
[0026] 图 5 为本发明提供的像素电路中像素电极的电势变化的示意图；
[0027] 图 6 为本发明实施例提供的显示面板中像素电路与像素的一种位置关系的示意图。

具体实施方式

[0028] 下面结合附图和实施例,对本发明的具体实施方式作进一步描述。以下实施例仅用于更加清楚地说明本发明的技术方案,而不能以此来限制本发明的保护范围。

[0029] 本发明实施例提供了一种像素电路,如图 2 所示,包括:

[0030] 像素补偿模块 100、发光模块 200 和触控检测模块;

[0031] 其中,像素补偿模块 100,包括第一开关单元 T1、第二开关单元 T2、第三开关单元 T3、第四开关单元 T4、第五开关单元 T5、像素驱动单元 DT1、储能单元 C1,其中,第一开关单元 T1 的第一端连接工作电压线 Vdd,另一端连接像素驱动单元 DT1 的输入端,第五开关单元 T5 的第一端连接驱动单元 DT1 的输出端,第二端连接发光模块;第一开关单元 T1 和第五开关单元 T5 的控制端均连接第一扫描信号线 Em,像素驱动单元 DT1 的控制端连接储能单元 C1 的第二端 b 端;

[0032] 第二开关单元 T2 的一端连接储能单元 C1 的第二端 b 端,另一端连接像素驱动单元 DT1 的输入端,控制端连接第二扫描信号线 Scan[1];

[0033] 第三开关单元 T3 一端连接储能单元 C1 的第二端 b 端,另一端连接低电平线 Vcom,控制端连接第三扫描信号线 Scan[2];

[0034] 第四开关单元 T4 的一端连接数据电压线 Data,另一端连接像素驱动单元 DT1 的输出端,控制端连接第二扫描信号线 Scan[1];

[0035] 储能单元 C1 的第一端 a 端连接工作电压线 Vdd;

[0036] 触控检测模块,包括检测子模块 310 和输出子模块 320;其中,检测子模块 310,分别连接第三扫描信号线 Scan[2]、第二工作电压线 Vint、数据电压线 Data,用于检测触控信号;输出子模块,分别连接第二扫描信号线 Scan[1]、触控信号读取线 Y-read line 以及检测子模块 310,用于根据第二扫描信号线 Scan[1] 的输入向所述触控信号读取线 Y-read line 输出检测触控信号。

[0037] 本发明提供的像素电路中,集成了像素补偿模块和触控检测模块,并使像素补偿模块和触控检测模块共用数据线和扫描信号线。这样就能减少信号线路的数目,从而大幅

缩减像素间距大小并降低 IC 成本,从而获得更高的像素密度。同时,流经电致发光单元的工作电流不受对应的驱动晶体管的阈值电压的影响,彻底解决了由于驱动晶体管的阈值电压漂移导致显示亮度不均的问题。

[0038] 这里的第二工作电压线 Vint 用于提供检测触控所需要的驱动脉冲。

[0039] 具体的,发光模块 200 可以包括电致发光元件,电致发光元件的阳极与 T5 的第二端相连。

[0040] 本发明实施例中,电致发光元件可以是现有技术中包括 LED(Light Emitting Diode,发光二极管)或 OLED(Organic Light Emitting Diode,有机发光二极管)在内的多种具有电致发光功能的器件。在本发明实施例中,是以 OLED 为例进行的说明。

[0041] 进一步的,储能单元 C1 为电容。当然实际应用中,根据设计需要也可以采用其他具有储能功能的元件。

[0042] 进一步的,如图 2 所示,输出子模块 320 包括:第六开关单元 T6,第六开关单元 T6 的一端连接触控信号读取线 Y-read Line,另一端连接检测子模块 310,控制端连接第二扫描信号线 Scan[1]。

[0043] 进一步的,检测子模块 310 包括第七开关单元 T7、触控信号驱动单元 DT2、感测电容 C2 以及触控电极 d,第七开关单元 T7 的一端连接数据电压线 Data,另一端连接触控信号驱动单元 DT2 的控制端,第七开关单元的控制端连接第三扫描信号线 Scan[2];触控信号驱动单元 DT2 的输入端连接第二工作电压线 Vint,输出端连接第六开关单元 T6;感测电容 C2 连接在触控信号驱动单元 DT2 的输入端与控制端之间;触控电极 d 与 DT2 的控制端相连,由于 C2 的其中一端也与 DT2 的控制端相连,则 C2 连接 DT2 的控制端的一端也与触控电极 d 相连。

[0044] 进一步的,各个开关单元和驱动单元为薄膜场效应晶体管 TFT。

[0045] 进一步的,如图 2 所示,各个薄膜场效应晶体管均为 P 沟道型。此时,驱动单元的输入端为 TFT 的源极,输出端为 TFT 的漏极,控制端为 TFT 的栅极。对于各个开关单元来说,控制端同样为 TFT 的栅极,其他两端分别对应于 TFT 的源极和漏极。

[0046] 不难理解,这里的驱动单元和开关单元对应的晶体管可以为源漏极可以互换的晶体管,或者根据导通类型的不同,各个开关单元和驱动单元的第一端可能为晶体管的漏极、第二端为晶体管的源极,本领域技术人员在不付出创造性的劳动的前提下,对本发明提供的像素电路中各个晶体管进行源漏极的反接所得到的、能够取得与本发明提供的技术方案所能达到的技术效果相同或相似的电路结构同样应落入本发明的保护范围。

[0047] 使用同一类型的晶体管,能够实现工艺流程的统一,从而提高产品的良品率。本领域技术人员可以理解的是,在实际应用中,各个晶体管的类型也可以不完全相同,例如 T2 和 T5 可以为 N 沟道型晶体管,而 T3 和 T6 可以为 P 沟道型晶体管,只要能够使控制端连接到同一扫描信号线的两个开关单元的导通/关断状态相同,即可实现本申请提供的技术方案,本发明优选的实施方式不应理解为对本发明保护范围的限定。

[0048] 下面结合图 3 和图 4a、图 4b、图 4c 对图 2 中的像素电路的工作原理进行说明,为了方便说明,例如各个开关单元和驱动单元为 P 沟道型 TFT,储能单元为电容。图 3 为本发明提供的像素电路工作时一种可能的各个扫描信号线的扫描信号在一帧内的时序图,可分为三个阶段,在图 3 中分别表示为第一阶段 W1(像素补偿模块重置和触控检测模块重置阶

段)、第二阶段 W2(像素补偿模块充电和触控检测模块检测阶段)、第三阶段 W3(像素补偿模块发光和触控检测模块停滞阶段),在各个阶段,像素电路的电流流向和电压值分别如图 4a、图 4b、图 4c 所示。

[0049] 在第一阶段 W1,参见图 3,此时 Scan[2] 为低电平,其他扫描信号线为高电平,参见图 4a,在像素补偿模块 100 中,仅 T3 导通,此时 b 点连接到低电平线 Vcom(例如为接地线),电势为 0V,将电容 C1 中上一帧的电压信号重置。

[0050] 在触控检测模块中,T7 导通,T6 和 DT2 关闭,实现对触控检测模块的重置,重置以后触控电极 d 的电势与此时施加到 Data 线上的电压相等(例如为 Vdata),并由于电容 C2 也与触控电极 d 相连,触控电极 d 的电势被维持为 Vdata。可见,Scan[2] 相当于像素补偿模块 100 和触控检测模块的重置扫描信号线 Reset line。

[0051] 在第二阶段 W2,参见图 3,此时 Scan[1] 为低电平,其他扫描信号线为高电平,保持 Data 线上的电压不变。参见图 4b,在像素补偿模块 100 中,T2 和 T4 导通,T1、T3、T5 断开,由于之前 b 点接地,所以驱动 DT1 打开,Data 线通过 T4 → DT1 → T2 开始对 b 点进行充电,一直将 b 点充电到 Vdata - Vth 为止(满足 DT1 栅源两极之间的压差为 Vth),同时,由于 a 点接地电位始终为 Vdd,在充电完毕后,b 点的电位一直维持在 Vdata-Vth,另外由于 T5 的关闭使得电流不会通过 OLED,间接降低了 OLED 的寿命损耗。

[0052] 在触控检测模块中,参见图 4b 中,T7 关闭,T6 导通。在这个阶段,如图 5 所示,当手指触控时,参见图中的虚线部分,触控电极 d 的电势 Vd 降低(例如降低 Vf),从而直接导致 DT2 栅极电势降低达到 DT2 的导通条件,此时 Vint 经 DT2 和 T6 向 Y-read line 输入电信号,在手指触控导致 Vd 直接降低 Vf 之后,由于电容 C2 放电,Vd 持续下降至 0;而如果此时没有手指触控,参见实线部分,触控电极 d 的电势 Vd 也就不会降低,仍维持为 Vdata,此时 DT2 截止,Y-read line 中无法检测到电信号。

[0053] 当 DT2 的栅源电压满足 MOS 管导通条件,这样才会有信号通过 DT2,此时为触控单元缓冲阶段,即“等待”着 DT2 栅极电势降低,而降低的主要诱因就是手指的触控。

[0054] 此时如果有手指的触摸,会直接导致触控电极 d 的电势降低,达到了 DT2 导通的条件,此时 I&V 特性曲线在放大区的时候,DT2 作为放大 TFT 会将耦合脉冲的信号导通并放大,由 Y-Read Line 采集 Y 方向的信号。而 Scan[2] 作为 X 方向(行方向)扫描信号就有采集功能(因为仅在 Scan[2] 为低电平的时刻能够采集到对应像素行的信号,且在特定的时刻特定行的像素中的 Scan[2] 为低电平信号,这样就能够根据采集到的触控信号的時刻确定 Scan[2] 扫描到了哪一行,从而确定 Y 的坐标)。这样就确定了手指触摸位置的 X、Y 坐标。此过程只要手指参与触控,坐标位置随时都可以采集到。

[0055] 可见,在本发明实施例中,Scan[2] 起到了 X 方向触控信号读取线 X-read line 的作用。

[0056] 在第三阶段 W3,如图 3 所示,仅 Em 为低电平,其他扫描信号线为高电平,如图 4c 所示,在像素补偿模块 100 中,此时 T1、T5 导通,T2、T3、T4 关断。Vdd 沿 T1 → DT1 → T5 使得 OLED 开始发光。

[0057] 在触控检测模块中,所有元器件都不工作,触控检测模块处于停滞状态。这样能够减少对显示过程的影响。

[0058] 由 TFT 饱和电流公式可以得到:

[0059] $I_{OLED} = K(V_{GS} - V_{th})^2 = K[V_{DD} - (V_{data} - V_{th}) - V_{th}]^2$

[0060] $= K(V_{DD} - V_{data})^2$

[0061] 由上式中可以看到此时工作电流 I_{OLED} 已经不受 V_{th} 的影响, 只与 V_{data} 有关。彻底解决了驱动 TFT 由于工艺制程及长时间的操作造成阈值电压 (V_{th}) 漂移的问题, 消除其对 I_{OLED} 的影响, 保证 OLED 的正常工作。

[0062] 本发明还提供了一种显示面板, 包括上述任一项所述的像素电路。

[0063] 优选的, 所述的像素电路在所述显示面板中呈周期性分布。实际应用中, 并不需要在每个像素对应的位置都采用本发明实施例提供的像素电路 (例如三个像素中设置一个本发明实施例提供的像素电路, 在其他像素中设置普通的像素电路), 同样能够实现对触控信号的检测。如图 6 所示, 为每三个像素设置一个本发明实施例提供的像素电路 (PU) 的情形。

[0064] 本发明还提供了一种显示装置, 包括上述任一项所述的显示面板。

[0065] 这里的显示装置可以为: 电子纸、手机、平板电脑、电视机、显示器、笔记本电脑、数码相机框、导航仪等任何具有显示功能的产品或部件。

[0066] 以上所述仅是本发明的优选实施方式, 应当指出, 对于本技术领域的普通技术人员来说, 在不脱离本发明技术原理的前提下, 还可以做出若干改进和润饰, 这些改进和润饰也应视为本发明的保护范围。

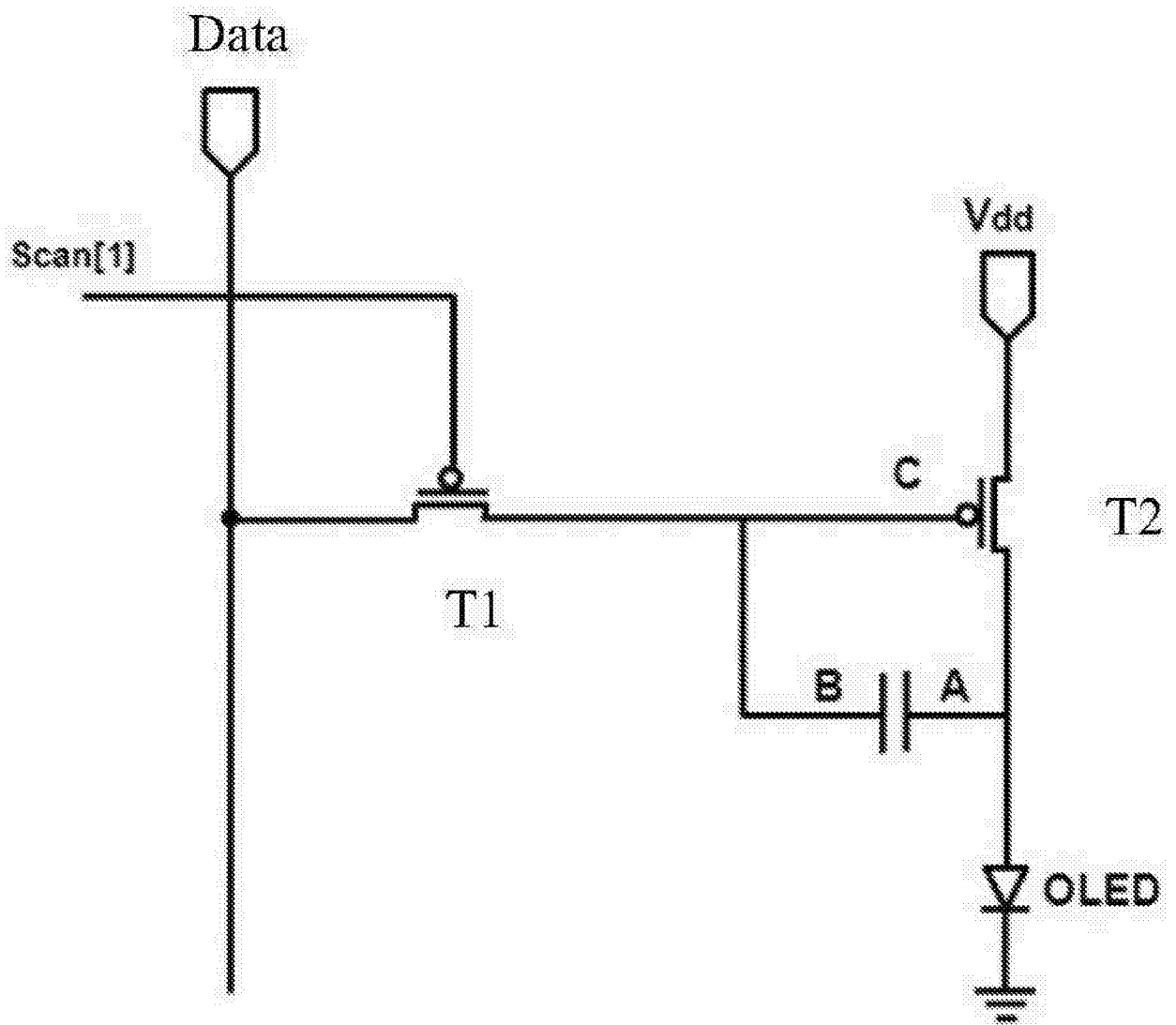


图 1

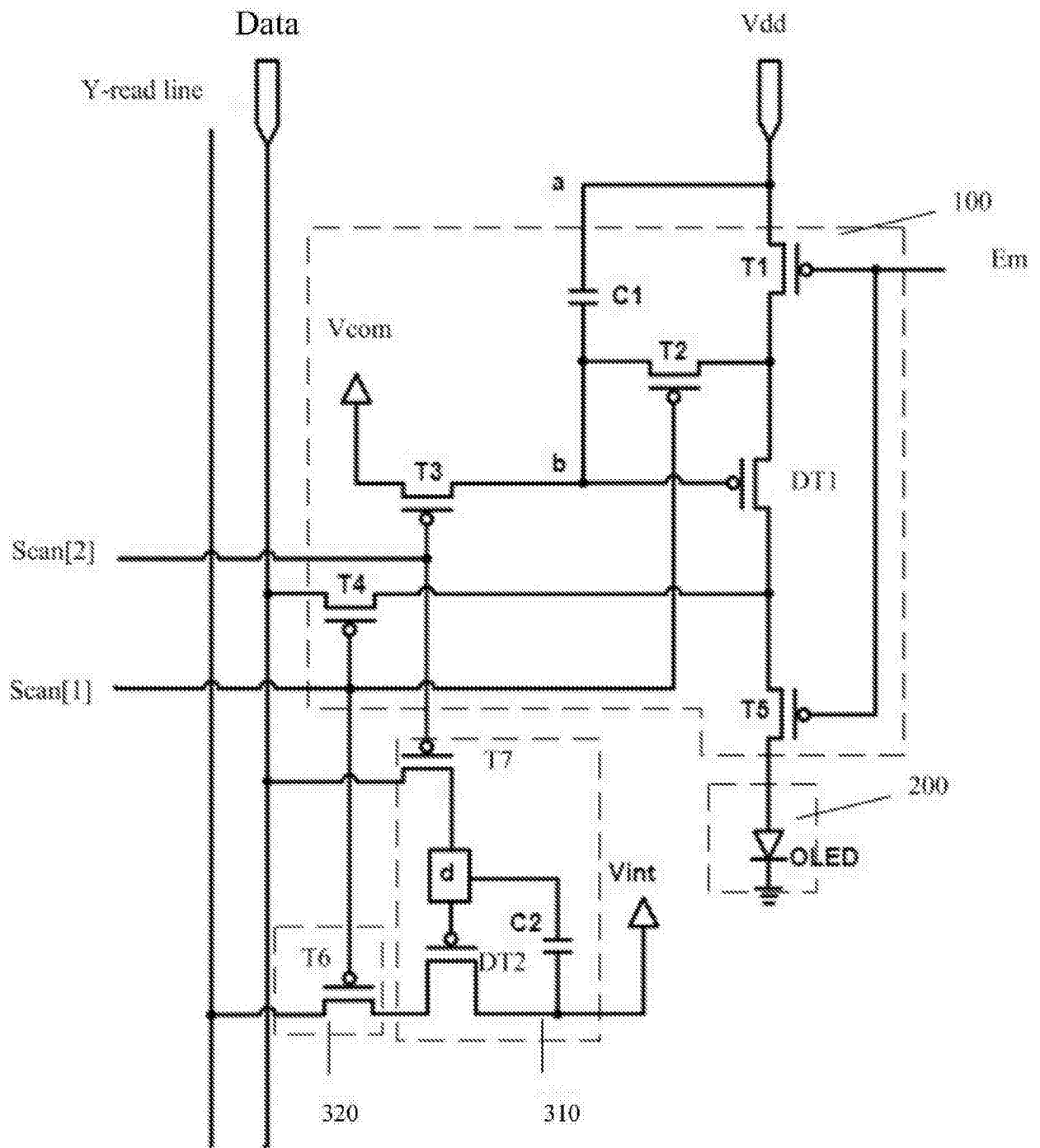


图 2

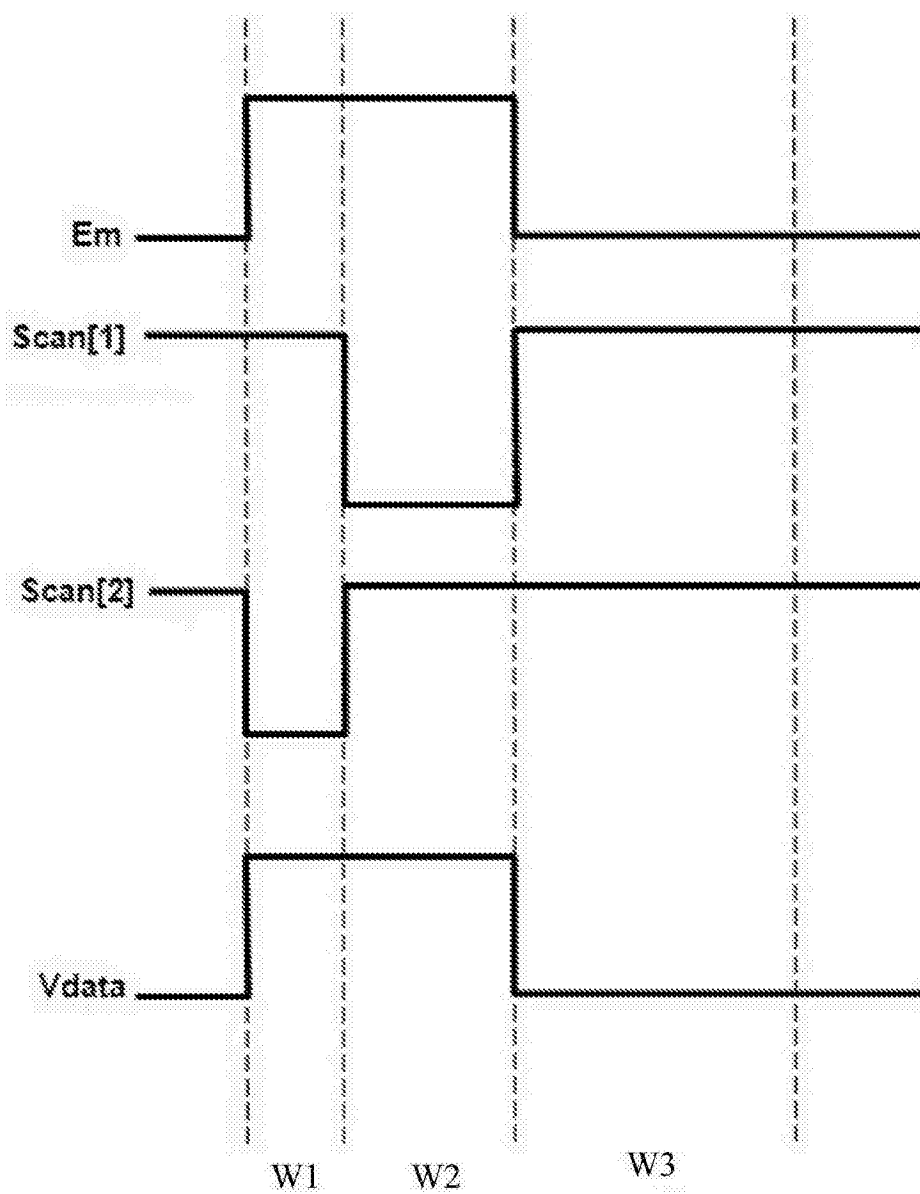


图 3

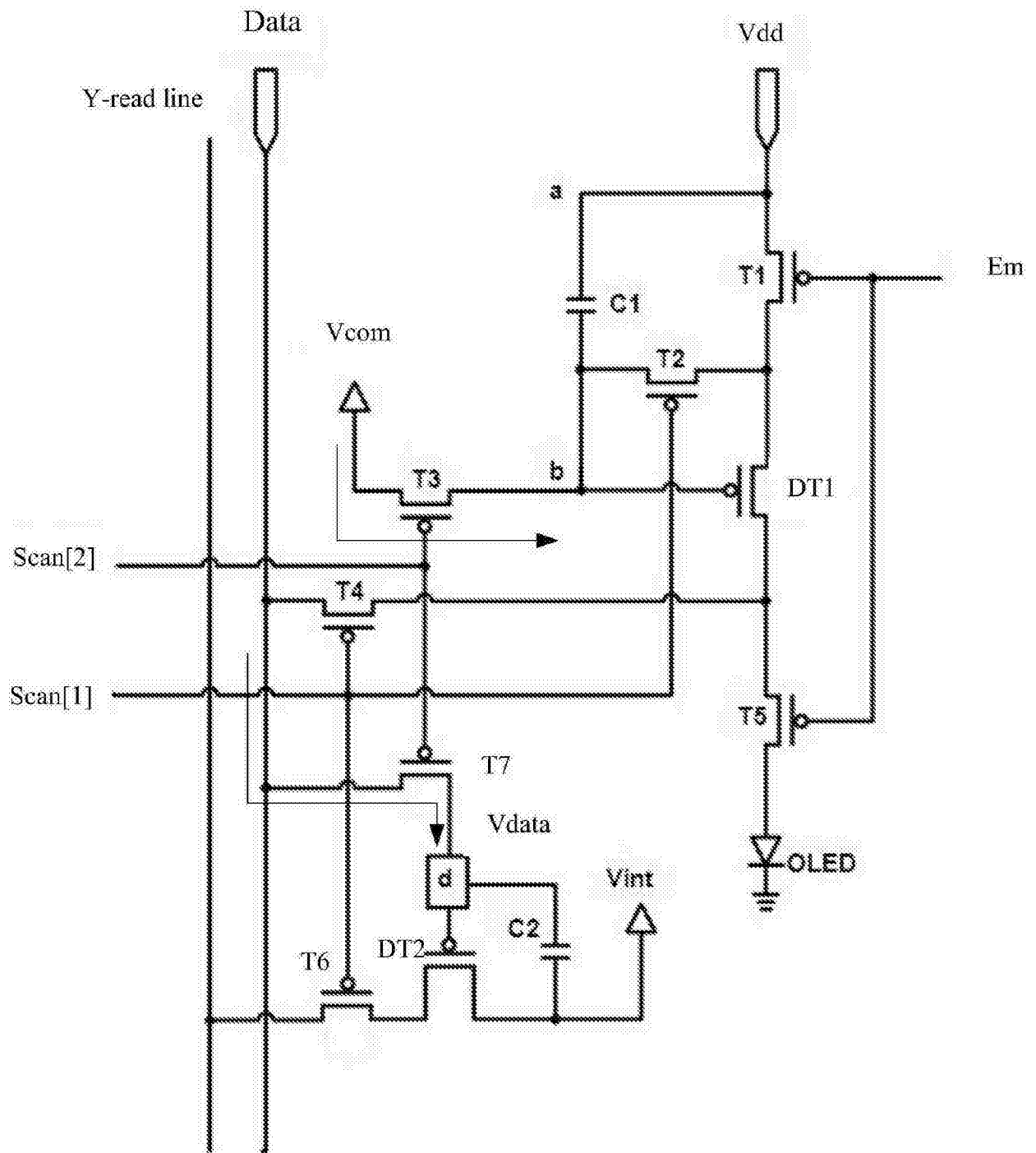


图 4a

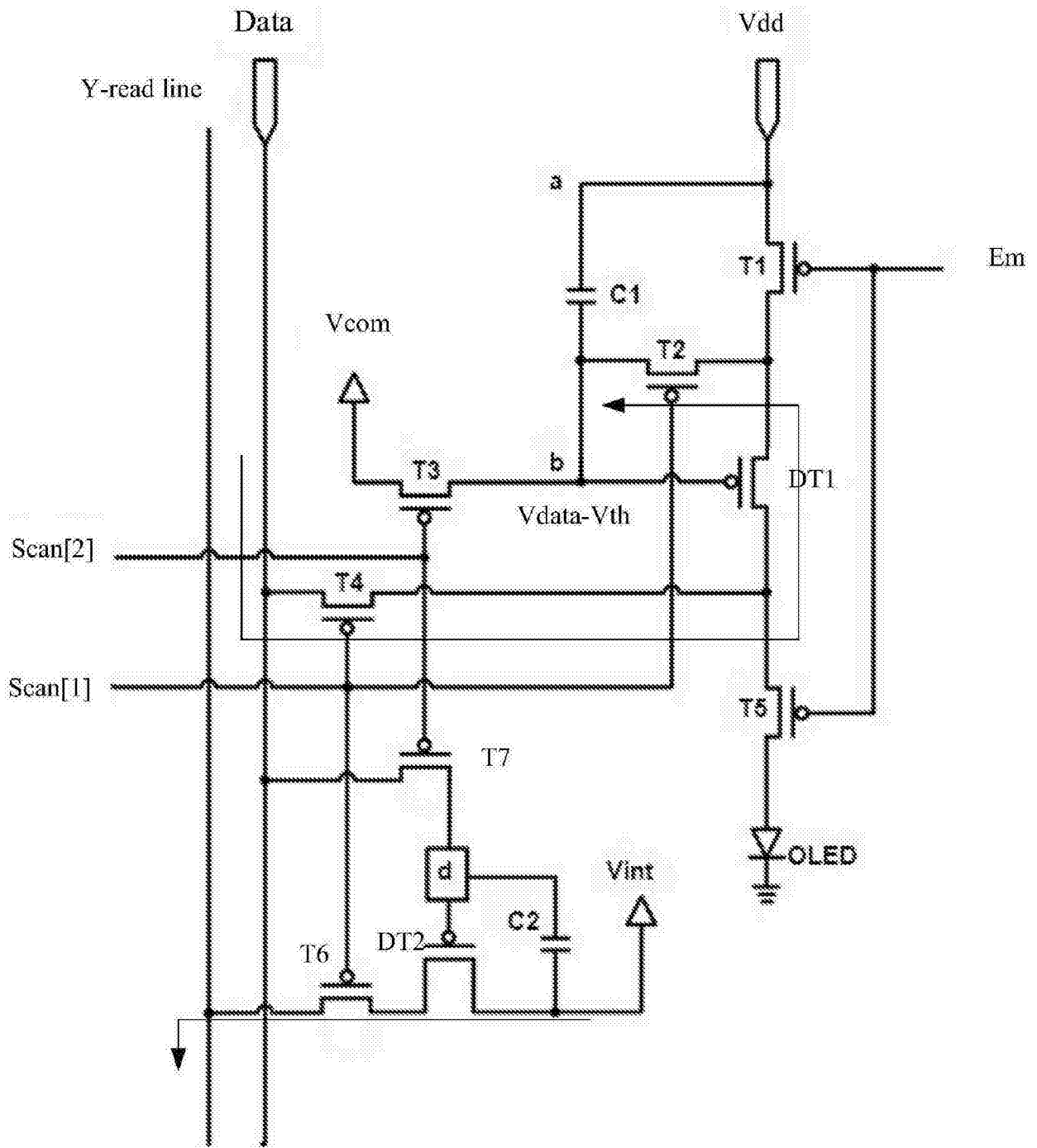


图 4b

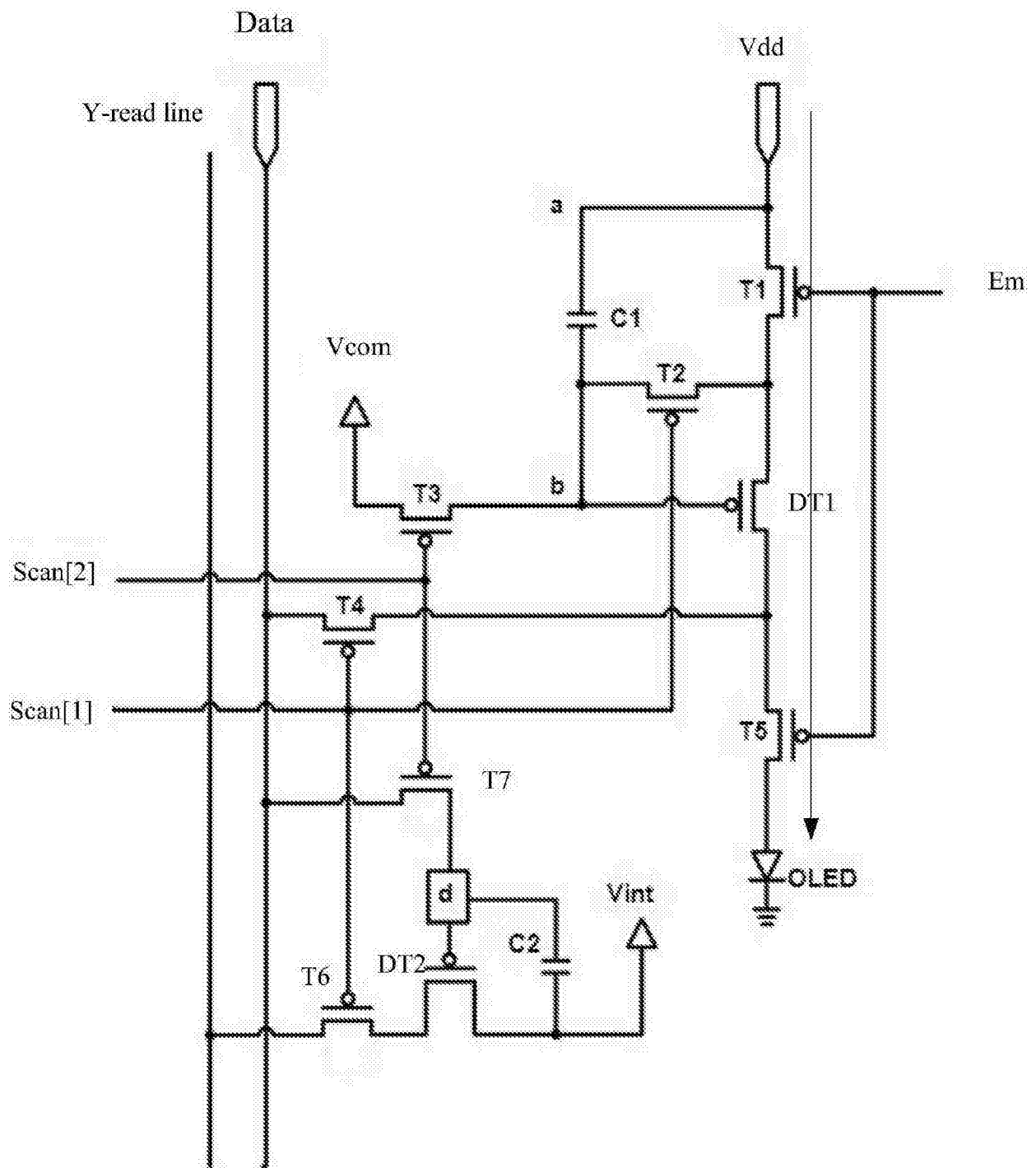


图 4c

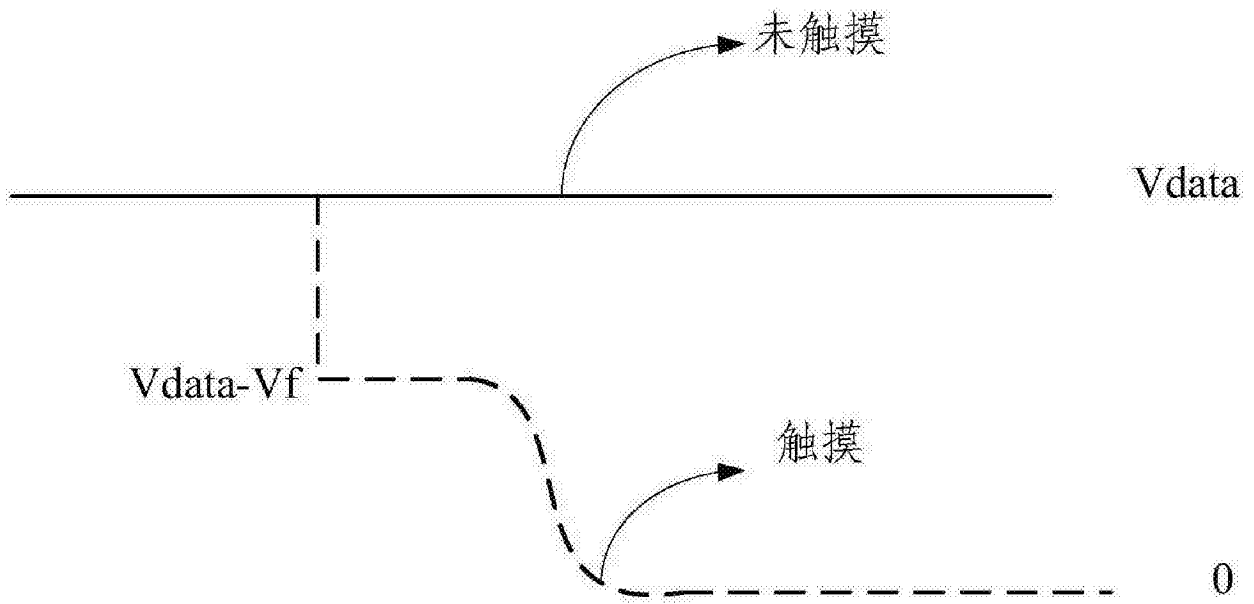


图 5

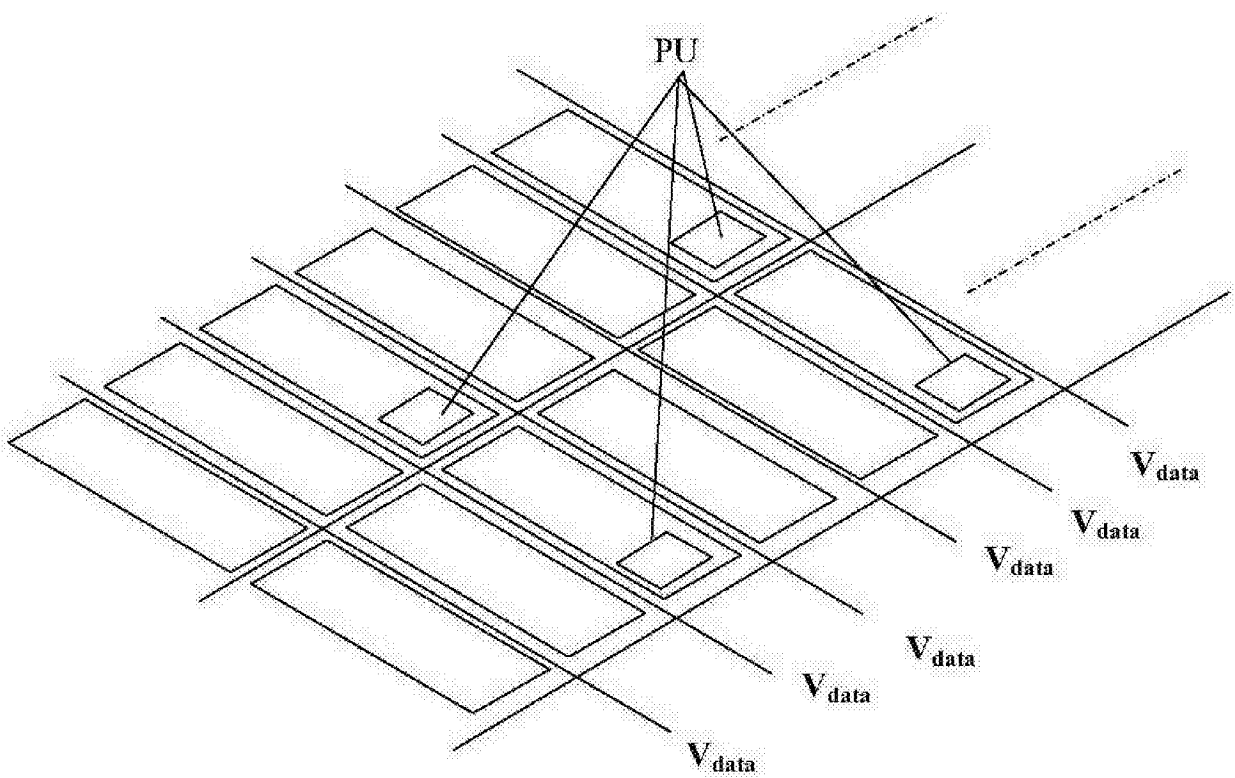


图 6

专利名称(译)	像素电路、显示面板及显示装置		
公开(公告)号	CN104091562B	公开(公告)日	2016-01-13
申请号	CN201410302129.8	申请日	2014-06-27
[标]申请(专利权)人(译)	京东方科技集团股份有限公司 北京京东方光电科技有限公司		
申请(专利权)人(译)	京东方科技集团股份有限公司 北京京东方光电科技有限公司		
当前申请(专利权)人(译)	京东方科技集团股份有限公司 北京京东方光电科技有限公司		
[标]发明人	杨盛际		
发明人	杨盛际		
IPC分类号	G09G3/3225 G09G3/3233		
CPC分类号	G09G3/32 G09G3/3233 G09G2300/0819 G09G2300/0842 G09G2300/0861 G09G2300/0866 G09G2310/0262 G09G2320/043 G09G2320/045		
代理人(译)	李相雨		
其他公开文献	CN104091562A		
外部链接	Espacenet SIPO		

摘要(译)

本发明提供了一种像素电路、显示面板和显示装置，该像素电路包括：像素补偿模块、发光模块和触控检测模块。本发明提供的像素电路中，集成了像素补偿模块和触控检测模块，并使像素补偿模块和触控检测模块共用数据电压线和扫描信号线。这样就能减少信号线路的数目，从而大幅缩减像素间距大小并降低IC成本，从而获得更高的像素密度。同时，本发明提供的像素电路中，流经电致发光单元的工作电流不受对应的驱动晶体管的阈值电压的影响，能够解决由于驱动晶体管的阈值电压漂移导致显示亮度不均的问题。

