



(12)发明专利

(10)授权公告号 CN 105810145 B

(45)授权公告日 2018.06.26

(21)申请号 201410842247.8

(22)申请日 2014.12.30

(65)同一申请的已公布的文献号

申请公布号 CN 105810145 A

(43)申请公布日 2016.07.27

(73)专利权人 昆山工研院新型平板显示技术中心有限公司

地址 215300 江苏省苏州市昆山市昆山高新区晨丰路188号

专利权人 昆山国显光电有限公司

(72)发明人 杨楠 朱晖 刘周英 姜海斌
永井肇

(74)专利代理机构 上海思微知识产权代理事务所(普通合伙) 31237

代理人 郑玮

(51)Int.Cl.

G09G 3/3225(2016.01)

(56)对比文件

CN 102708792 A, 2012.10.03, 全文.

CN 101393721 A, 2009.03.25, 全文.

CN 103198794 A, 2013.07.10, 全文.

US 7724218 B2, 2010.05.25, 全文.

US 2011/0216056 A1, 2011.09.08, 全文.

审查员 勒海

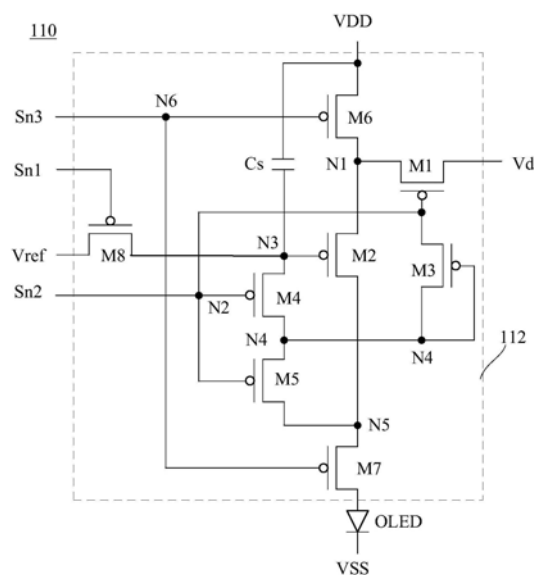
权利要求书2页 说明书6页 附图3页

(54)发明名称

像素、像素的驱动方法以及有机发光显示器

(57)摘要

本发明的像素、像素的驱动方法以及有机发光显示器中,第一晶体管的源极连接数据控制线,漏极通过第一节点连接第二晶体管的源极;第一晶体管的栅极、第四晶体管的栅极和第五晶体管的栅极接第二扫描控制线;所述第二晶体管的栅极通过第三节点连接第四晶体管的源极,第二晶体管的漏极通过第五节点连接第五晶体管的漏极;所述第三晶体管的栅极和漏极相连,并通过第四节点连接至第四晶体管的漏极和第五晶体管的源极;第一电容连接在第三节点与第一电源端之间。本发明通过在第一晶体管的栅极与第四节点之间连接一第三晶体管,并通过第四节点向第三节点充电,维持第二晶体管栅压稳定,提高图像显示效果。



1. 一种像素,其特征在于,包括:

第一电源端、第二电源端和有机发光二极管,所述有机发光二极管连接在所述第一电源端与所述第二电源端之间;

像素电路,所述像素电路连接在所述第一电源端和所述有机发光二极管之间,用以控制供应给所述有机发光二极管的驱动电流,所述像素电路包括第一晶体管至第五晶体管以及第一电容;

其中,所述第一晶体管的源极连接数据控制线,所述第一晶体管的漏极通过一第一节点连接所述第二晶体管的源极;所述第一晶体管的栅极、所述第三晶体管的源极,所述第四晶体管的栅极和所述第五晶体管的栅极通过一第二节点连接第二扫描控制线;所述第二晶体管的栅极通过一第三节点连接所述第四晶体管的源极,所述第二晶体管的漏极通过一第五节点连接所述第五晶体管的漏极;所述第三晶体管的栅极和漏极相连,并通过一第四节点连接所述第四晶体管的漏极和所述第五晶体管的源极;所述第一电源端连接所述第一节点,所述有机发光二极管连接第五节点;

所述第一电容连接在所述第三节点与所述第一电源端之间。

2. 如权利要求1所述的像素,其特征在于,所述像素电路还包括第六晶体管和第七晶体管,所述第六晶体管的栅极和所述第七晶体管的栅极通过一第六节点连接第三扫描控制线,所述第六晶体管的源极连接所述第一电源端,所述第六晶体管的漏极连接所述第一节点,所述第七晶体管的源极连接所述第五节点,所述七晶体管的漏极连接所述有机发光二极管的阳极。

3. 如权利要求1所述的像素,其特征在于,所述像素电路还包括第八晶体管,所述第八晶体管连接在所述第三节点与一参考电源之间,所述第八晶体管的栅极连接第一扫描控制线。

4. 如权利要求3所述的像素,其特征在于,所述参考电源用于提供初始化电压,所述初始化电压为低电平。

5. 如权利要求1所述的像素,其特征在于,所述第一电源端和所述第二电源端用作所述有机发光二极管的驱动电源。

6. 如权利要求1-5任意一项所述的像素,其特征在于,所述晶体管为P型薄膜晶体管。

7. 一种如权利要求1-6任意一项所述的像素的驱动方法,所述像素电路还包括第六晶体管、第七晶体管和第八晶体管,所述第六晶体管的栅极和所述第七晶体管的栅极通过一第六节点连接第三扫描控制线,所述第六晶体管的源极连接所述第一电源端,所述第六晶体管的漏极连接所述第一节点,所述第七晶体管的源极连接所述第五节点,所述七晶体管的漏极连接所述有机发光二极管的阳极,所述第八晶体管连接在所述第三节点与一参考电源之间,所述第八晶体管的栅极连接第一扫描控制线;像素的扫描周期包括第一时间段、第二时间段、第三时间段,其特征在于,包括:

在第一时间段期间,扫描驱动器输出低电平扫描控制信号到第一扫描控制线,所述第八晶体管导通,对第三节点的电压进行初始化;

在第二时间段期间,扫描驱动器输出低电平扫描控制信号到第二扫描控制线,第二扫描控制线的扫描信号由高电平跃迁到低电平,第一晶体、第四晶体管和第五晶体管导通,将数据控制信号相应的数据电压存储到第一电容中;

在第三时间段期间,扫描驱动器输出低电平扫描控制信号到第三扫描控制线,第三扫描控制线的扫描信号由高电平跃迁到低电平,第六晶体管、第七晶体管导通,驱动电流沿第一电源端经第六晶体管、第二晶体管、第七晶体管和有机发光二极管的路径流到第二电源端,致使有机发光二极管发出对应亮度的光。

8. 一种如权利要求7所述的像素的驱动方法,其特征在于,在第二时间段和第三时间段之间,当第二扫描控制线提供的扫描信号由低电平跃迁至高电平时,第三晶体管导通,使得第四节点的电压升高并向第三节点充电。

9. 一种有机发光显示器,其特征在于,包括:

多条扫描控制线,沿第一方向延伸;

多条数据控制线,沿与第一方向不同的第二方向延伸;

多个如权利要求1-6任意一项所述的像素,位于所述扫描控制线和所述数据控制线之间的交叉处,每个像素包括结合在所述第一电源端和所述第二电源端之间的有机发光二极管以及结合在所述第一电源端和所述有机发光二极管之间以控制供应到有机发光二极管的驱动电流的像素电路。

10. 如权利要求9所述的有机发光显示器,其特征在于,每个所述像素与三条扫描控制线相连,与一条数据控制线连接。

像素、像素的驱动方法以及有机发光显示器

技术领域

[0001] 本发明涉及平板显示技术领域,尤其涉及一种像素、像素的驱动方法以及有机发光显示器。

背景技术

[0002] 在各种类型的平板显示装置中,由于有源矩阵有机发光显示装置使用自发光的有机发光二极管(OLED)来显示图像,通常具有响应时间短,使用低功耗进行驱动,相对更好的亮度和颜色纯度的特性,所以有机发光显示装置已经成为下一代显示装置的焦点。有机发光二极管可以用被动矩阵(PM)驱动,也可以用主动矩阵驱动(AM)。相比PM驱动,AM驱动具有显示的信息容量较大,功耗较低,器件寿命长,画面对比度高等优点,而PM驱动适用于低成本的、简单的显示器件。

[0003] 对于大型有源矩阵有机发光显示装置,包括位于扫描线和数据线的交叉区域的多个像素。每个像素包括有机发光二极管和用于驱动所述有机发光二极管的像素电路。像素电路通常包括开关晶体管,驱动晶体管和存储电容器。

[0004] 有源矩阵有机发光显示装置的像素的特性受到驱动晶体管之间的差异和开关晶体管的漏电流的不利因素的影响,因此通过这样的多个像素显示的图像的质量均匀性和一致性较差。

[0005] 图1是有源矩阵有机发光显示装置的传统6T1C像素的电路图。该像素电路具有阈值电压补偿的效果,该像素电路包括驱动管T1和开关管T2、T3、T4、T5、T6和储能电容C1,连接第二节点N2的有两条支路,一路经过开关管T5、另一路经过开关管T4,参考图1中箭头所示,使得发光阶段存在流过这两条支路的漏电流,从而降低驱动管T1栅极电压,使得屏体亮度增大,暗态时屏体可能发光,影响屏体的对比度。

[0006] 图2所示的针对传统的6T1C像素电路提出的改进的像素电路,即在开关晶体管T1的栅极与第二开关晶体管T2之间增加了一个电容C2,即为现有的6T2C像素电路,此电容的目的是延缓N2节点电压电荷的释放。发光阶段时,第一扫描控制线S1由低电平跳变为高电平信号时,由于分压关系高低电平压差会储存在C1与C2中,使得N2节点电压抬高,在暗态时,由于N2节点电压被抬高,虽然N2节点存在漏电流,但相比较传统的6T1C像素电路,暗态时OLED暗态电流较低,对比度得到明显提升。

[0007] 但是,图2像素电路存在的问题是,N2节点仍然存在2支漏电流,当需要的OLED亮度比较高时,在发光阶段,N2节点仍然会被第一扫描控制线S1提供的扫描信号的电压跳变抬高,这是所不希望的,相比较传统的6T1C像素电路,亮度明显降低,可能影响屏体的显示效果。另外电容C2的引入会增大驱动信号S1的带载能力,大尺寸屏幕可能会受到影响。

发明内容

[0008] 本发明的目的在于,提供一种像素、像素的驱动方法以及有机发光显示器,能够降低像素中的漏电流,可以维持驱动晶体管的栅极电压稳定,从而提高制备的有机发光显示

器的图像效果。

[0009] 为解决上述技术问题,本发明提供一种像素,包括:

[0010] 第一电源端、第二电源端和有机发光二极管,所述有机发光二极管连接在所述第一电源端与所述第二电源端之间;

[0011] 像素电路,所述像素电路连接在所述第一电源端和所述有机发光二极管之间,用以控制供应给所述有机发光二极管的驱动电流,所述像素电路包括第一晶体管至第五晶体管以及第一电容;

[0012] 其中,所述第一晶体管的源极连接数据控制线,所述第一晶体管的漏极通过一第一节点连接所述第二晶体管的源极;所述第一晶体管的栅极、所述第四晶体管的栅极和所述第五晶体管的栅极通过一第二节点连接第二扫描控制线;所述第二晶体管的栅极通过一第三节点连接所述第四晶体管的源极,所述第二晶体管的漏极通过一第五节点连接所述第五晶体管的漏极;所述第三晶体管的栅极和漏极相连,并通过一第四节点连接所述第四晶体管的漏极和所述第五晶体管的源极;

[0013] 所述第一电容连接在所述第三节点与所述第一电源端之间。

[0014] 可选的,所述像素电路还包括第六晶体管和第七晶体管,所述第六晶体管的栅极和所述第七晶体管的栅极通过一第六节点连接第三扫描控制线,所述第六晶体管的源极连接所述第一电源端,所述第六晶体管的漏极连接所述第一节点,所述第七晶体管的源极连接所述第五节点,所述七晶体管的漏极连接所述有机发光二极管的阳极。

[0015] 可选的,所述像素电路还包括第八晶体管,所述第八晶体管连接在所述第三节点与一参考电源之间,所述第八晶体管的栅极连接第一扫描控制线。

[0016] 可选的,在所述的像素中,所述参考电源用于提供初始化电压,所述初始化电压为负电压。

[0017] 可选的,在所述的像素中,所述第一电源端和所述第二电源端用作所述有机发光二极管的驱动电源。

[0018] 可选的,在所述的像素中,所述薄膜晶体管为P型薄膜晶体管。

[0019] 相应的,本发明还提供一种像素的驱动方法,所述像素的驱动方法包括:

[0020] 扫描周期包括第一时间段、第二时间段、第三时间段,其中,

[0021] 在第一时间段期间,扫描驱动器输出低电平扫描控制信号到第一扫描控制线,所述第八晶体管导通,对第三节点的电压进行初始化;

[0022] 在第二时间段期间,扫描驱动器输出低电平扫描控制信号到第二扫描控制线,第二扫描控制线的扫描信号由高电平跃迁到低电平,第一晶体、第四晶体管和第五晶体管导通,将数据控制信号相应的数据电压存储到第一电容中;

[0023] 在第三时间段期间,扫描驱动器输出低电平扫描控制信号到第三扫描控制线,第三扫描控制线的扫描信号由高电平跃迁到低电平,第六晶体管、第七晶体管导通,驱动电流沿第一电源端经第六晶体管、第二晶体管、第七晶体管和有机发光二极管的路径流到第二电源端,致使有机发光二极管发出对应亮度的光。

[0024] 可选的,在所述像素的驱动方法中,在第二时间段和第三时间段之间,当第二扫描控制线提供的扫描信号由低电平跃迁至高电平时,第三晶体管导通,使得第四节点的电压升高并向第三节点充电。

- [0025] 相应的,本发明还提供一种有机发光显示器,所述有机发光显示器包括:
- [0026] 多条扫描控制线,沿第一方向延伸;
- [0027] 多条数据控制线,沿与第一方向不同的第二方向延伸;
- [0028] 多个上述的像素,位于所述扫描控制线和所述数据控制线之间的交叉处,每个像素包括结合在所述第一电源端和所述第二电源端之间的有机发光二极管以及结合在所述第一电源端和所述有机发光二极管之间以控制供应到有机发光二极管的驱动电流的像素电路。
- [0029] 可选的,在所述有机发光显示器中,每个所述像素与三条扫描控制线相连,与一条数据控制线连接。
- [0030] 与现有技术相比,本发明提供的像素,通过在第一晶体管的栅极与第四晶体管的漏极之间设置第三晶体管,使得在第二时间段之后,当第二扫描控制线由低电平跳变为高电平时,第三晶体管导通,第四节点为高电平,并通过第四晶体管向第三节点缓慢充电,弥补第三节点N3通过第八晶体管向参考电源的放电,使得第三节点的电压维持稳定,即驱动晶体管第二晶体管的栅极电压维持稳定,从而可以提高像素的图像显示效果。

附图说明

- [0031] 图1为现有技术中6T1C像素的等效电路图;
- [0032] 图2为现有技术中6T2C像素的等效电路图;
- [0033] 图3为本发明一实施例中为有源矩阵有机发光显示装置结构示意图;
- [0034] 图4为本发明一实施例中有源矩阵有机发光显示装置的像素等效电路图;
- [0035] 图5为本发明一实施例中源矩阵有机发光显示装置的像素驱动信号波形图。

具体实施方式

- [0036] 下面将结合示意图对本发明的像素、像素的驱动方法以及有机发光显示器进行更详细的描述,其中表示了本发明的优选实施例,应该理解本领域技术人员可以修改在此描述的本发明,而仍然实现本发明的有利效果。因此,下列描述应当被理解为对于本领域技术人员的广泛知道,而并不作为对本发明的限制。
- [0037] 在下列段落中参照附图以举例方式更具体地描述本发明。根据下面说明和权利要求书,本发明的优点和特征将更清楚。需说明的是,附图均采用非常简化的形式且均使用非精准的比例,仅用以方便、明晰地辅助说明本发明实施例的目的。
- [0038] 本发明的核心思想在于,通过在第一晶体管的栅极与第四晶体管的漏极之间设置第三晶体管,使得在第二时间段 t_2 之后,当第二扫描控制线由低电平跳变为高电平时,第二扫描控制线的高电平信号将第三晶体管导通,使得第四节点变为高电平,此时,第四节点将通过第四晶体管向第三节点进行缓慢充电,由于第三节点存在漏电,即第三节点会通过第八晶体管向参考电源放电,通过第四节点向第三节点的充电过程,弥补了第三节点向参考电源的漏电,使得第三节点的电压维持稳定,即第二晶体管的栅极电压维持稳定,从而当第一电源端信号通过第六晶体管、第二晶体管、第七晶体管和有机发光二极管的路径流到第二电源端,电流可以维持稳定,提高像素的图像显示效果。
- [0039] 具体的结合上述核心思想,本发明的有源矩阵有机发光显示器的结构示意图参考

图3所示,具体包括显示单元100、扫描驱动器200和数据驱动器300。

[0040] 所述显示单元100包括多个像素110,多个像素110以矩阵形式布置在扫描控制线S01、S02、S03,……,Sn1、Sn2、Sn3以及数据控制线D1至Dm的交叉区域。将每个所述像素110连接到该像素所在的行的扫描控制线和以及所在列的数据控制线。所述扫描控制线沿第一方向延伸,本实施例中为行方向,所述数据控制线沿第二方向延伸,本实施中为列方向。例如,将位于第i行和第j列的像素110分别连接到第i行的三条扫描控制线Si1、Si2、Si3以及第j行的一条数据控制线Dj。

[0041] 同时,显示单元100连接外部的第一电源端VDD和第二电源端VSS。所述第一电源端VDD和所述第二电源端VSS分别用作高电平电压源和低电平电压源。所述第一电源端VDD和所述第二电源端VSS用作像素110的驱动电源。

[0042] 扫描驱动器200产生扫描控制信号,将扫描驱动器200产生的扫描控制信号分别通过所述扫描控制线S01、S02、S03,……,Sn1、Sn2、Sn3顺序地提供给每一行的所述像素110。

[0043] 数据驱动器300产生数据控制信号。将由数据驱动器300产生的数据控制信号通过所述数据控制线D1至Dm提供给每一列的所述像素110。

[0044] 本发明中的像素110的等效电路图参考图4所示,所述像素110包括:

[0045] 第一电源端VDD、第二电源端VSS和有机发光二极管OLED,所述有机发光二极管OLED连接在所述第一电源端VDD与所述第二电源端VSS之间,所述第一电源端VDD和所述第二电源端VSS用作所述有机发光二极管的驱动电源。

[0046] 所述像素110还包括像素电路112,所述像素电路112结合在所述第一电源端VDD和所述有机发光二极管OLED之间,所述像素电路112用以控制供应给所述有机发光二极管OLED的驱动电流。

[0047] 所述像素电路112包括多个晶体管以及一个电容,具体地,包括第一晶体管M1、第二晶体管M2、第三晶体管M3、第四晶体管M4、第五晶体管M5、第六晶体管M6、第七晶体管M7和第八晶体管M8以及第一电容Cs。本实施例中的晶体管为薄膜晶体管,优选的,本实施例中的晶体管为P型薄膜晶体管。

[0048] 所述第一晶体管M1的源极连接数据控制线Dm,所述数据控制线Dm提供给所述第一晶体管M1的数据控制信号Vdate。所述第一晶体管M1的漏极通过一第一节点N1连接所述第二晶体管M2的源极;

[0049] 所述第一晶体管M1的栅极、所述第三晶体管M3的源极、所述第四晶体管M4的栅极和所述第五晶体管M5的栅极通过一第二节点N2连接至第二扫描控制线Sn2。

[0050] 所述第二晶体管M2的栅极通过一第三节点N3连接所述第四晶体管M4的源极,所述第一电容Cs连接在所述第三节点N3与所述第一电源端VDD之间。所述第二晶体管M2的漏极与所述第五晶体管M5的漏极通过一第五节点相连,所述第五节点N5连接至所述第七晶体管M7的源极,所述第七晶体管M7的漏极连接至所述有机发光二极管OLED的阳极。

[0051] 所述第三晶体管M3的栅极和漏极相连,并通过一第四节点N4连接至所述第四晶体管M4的漏极和所述第五晶体管M5的源极。在本发明中,所述第三晶体管M3的栅极与漏极相连,为二极管的连接方式。本实施例中,通过在第一晶体管M1的栅极和第四节点N4之间设置第三晶体管M3,在第二时间段t2之后,第四节点N4的电压随着第三晶体管的导通迅速升高,并利用晶体管漏电特性,实现对第三节点N3的缓慢充电,从而弥补第三节点N3经由第八晶

体管M8向参考电源Vref的放电,从而减少第三节点N3的漏电流,维持第二晶体管M2栅极电压的稳定。

[0052] 所述第五晶体管M5的源极连接第四节点N4,漏极连接第五节点N5,栅极连接第二扫描控制线Sn2。

[0053] 所述第六晶体管M6的源极连接至所述第一电源端VDD,漏极连接所述第一晶体管M1的漏极,即第一节点N1,所述第六晶体管M6的栅极与所述第七晶体管M7的栅极通过一第六节点N6连接第三扫描控制线Sn3。所述第八晶体管M8的源极连接一参考电源Vref,栅极连接至所述第一扫描控制线Sn1,漏极连接所述第二晶体管M2的栅极,即所述第三节点N3。本实施例中,所述像素电路是一种8T1C型的电路结构,包括8个晶体管和1个电容。所述像素电路利用第三节点N3处的充放电回路,消弱驱动晶体管第二晶体管M2的栅极电压的变化,从而减少漏电流。而且不需要通过另外增设电容,就能够现阈值电压补偿功能,因此不会对显示亮度产生不利影响。

[0054] 本发明中,有源矩阵有机发光显示器驱动信号的波形图参考图5所示,每个像素的扫描周期包括第一时间段t1、第二时间段t2、第三时间段t3。

[0055] 首先,在第一时间段t1期间,扫描驱动器200输出低电平扫描控制信号到第一扫描控制线Sn1,所述第八晶体管M8导通,所述第三节点N3的电压初始化为所述参考电源Vref的电压。在本发明中,所述参考电源Vref为低电平,因此,所述第三节点N3初始化为低电平。

[0056] 其后,在第二时间段t2期间,扫描驱动器200输出低电平扫描控制信号到第二扫描控制线Sn2,第二扫描控制线Sn2跳变为低电平时,第一晶体管M1导通,将数据控制线Dm的数据控制信号输出给第一节点N1。第二扫描控制线Sn2提供扫描控制信号的阶段,第一晶体管M1、第四晶体管M4、第五晶体管M5导通,从而将数据线Dm提供的的数据控制信号提供给第一节点N1,并通过第一晶体管M1、第二晶体管M2、第五晶体管M5和第四晶体管M4将Dm提供的的数据控制信号提供到第三节点N3,并将Dm提供的相应的数据电压存储在所述第一电容Cs中。最终,第三节点N3的电压值为来自数据控制线Dm的数据控制信号Vdate和第二晶体管M2的阈值电压Vth之间的差值,使得所述第三节点N3的电位为Vdate-Vth,所述第三节点N3的电位决定之后像素电路中的电流的大小。本实施例中,所述第二晶体管M2作为像素电路的驱动晶体管。由于与所述第二晶体管M2的阈值电压相应的电压也被存储在所述第一电容Cs中,因此能够实现对阈值电压的补偿。在第一时间段t1期间和第二时间段t2期间,第三扫描控制线Sn3均处于高电平控制信号,使得第六晶体管M6、第七晶体管M7截止,第一电源端VDD的信号不输出到有机发光二极管OLED。

[0057] 在第二时间段t2和第三时间段t3之间,当第二扫描控制线Sn2提供的扫描信号由低电平跃迁至高电平时,第三晶体管M3打开,第四节点N4的电压迅速升高,由于薄膜晶体管存在漏电,即第四节点N4会通过第四晶体管M4向第三节点N3漏电,此时高电平的第四节点N4会往第三节点N3进行缓慢充电,最终使得第三节点N3的电压接近第四节点N3的电压,弥补了第三节点N3通过第八晶体管M8向参考电源Vref的放电。通过上述充放电过程,使得第三节点N3的电压(即第二晶体管M2的栅极电压)基本上保持不变,从而降低了第三节点N3的漏电流。

[0058] 接着,在第三时间段t3期间,扫描驱动器200输出低电平控制信号到第三扫描控制线Sn3,第三扫描控制线Sn3的扫描信号由高电平跃迁到低电平,第六晶体管M6、第七晶体管

M7导通。从而将第二晶体管M2的源极连接到第一电源VDD,将第二晶体管M2的漏极通过第七晶体管M7连接有机发光二极管OLED的阳极。因此,在第三扫描时间段,第二晶体管M2向有机发光二极管OLED提供驱动电流,所述有机发光二极管OLED根据所述驱动电流发出对应亮度的光。使得当前像素正常发光显示图像。

[0059] 综上所述,本发明提供的像素、像素电路的驱动方法以及有机发光显示器中,通过在第一晶体管的栅极与第四晶体管的漏极之间设置第三晶体管,使得在第二时间段t2之后,即第二时间段t2和第三时间段t3之间,当第二扫描控制线由低电平跳变为高电平时,第二扫描控制线的高电平信号将第三晶体管导通,使得第四节点变为高电平,此时,第四节点将通过第四晶体管向第三节点进行缓慢充电,由于第八晶体管存在漏电,即第三节点会通过第八晶体管向参考电源放电,通过第四节点向第三节点的充电过程,弥补了第三节点向参考电源的漏电,使得第三节点的电压维持稳定,即第二晶体管的栅极电压维持稳定,从而当第一电源端信号通过第六晶体管、第二晶体管、第七晶体管和有机发光二极管的路径流到第二电源端,电流可以维持稳定,提高像素的图像显示效果。

[0060] 显然,本领域的技术人员可以对本发明进行各种改动和变型而不脱离本发明的精神和范围。这样,倘若本发明的这些修改和变型属于本发明权利要求及其等同技术的范围之内,则本发明也意图包含这些改动和变型在内。

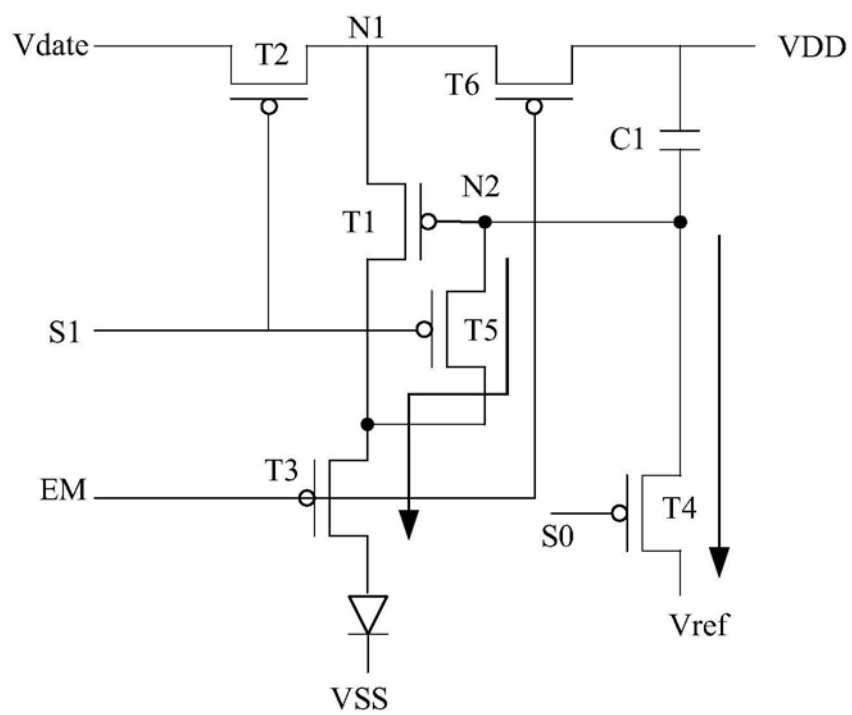


图1

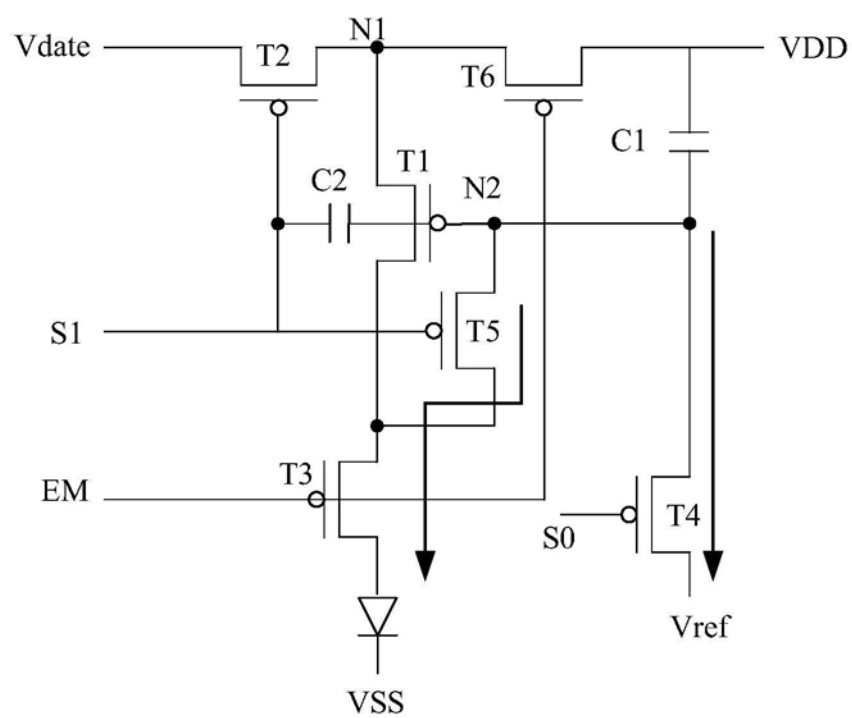


图2

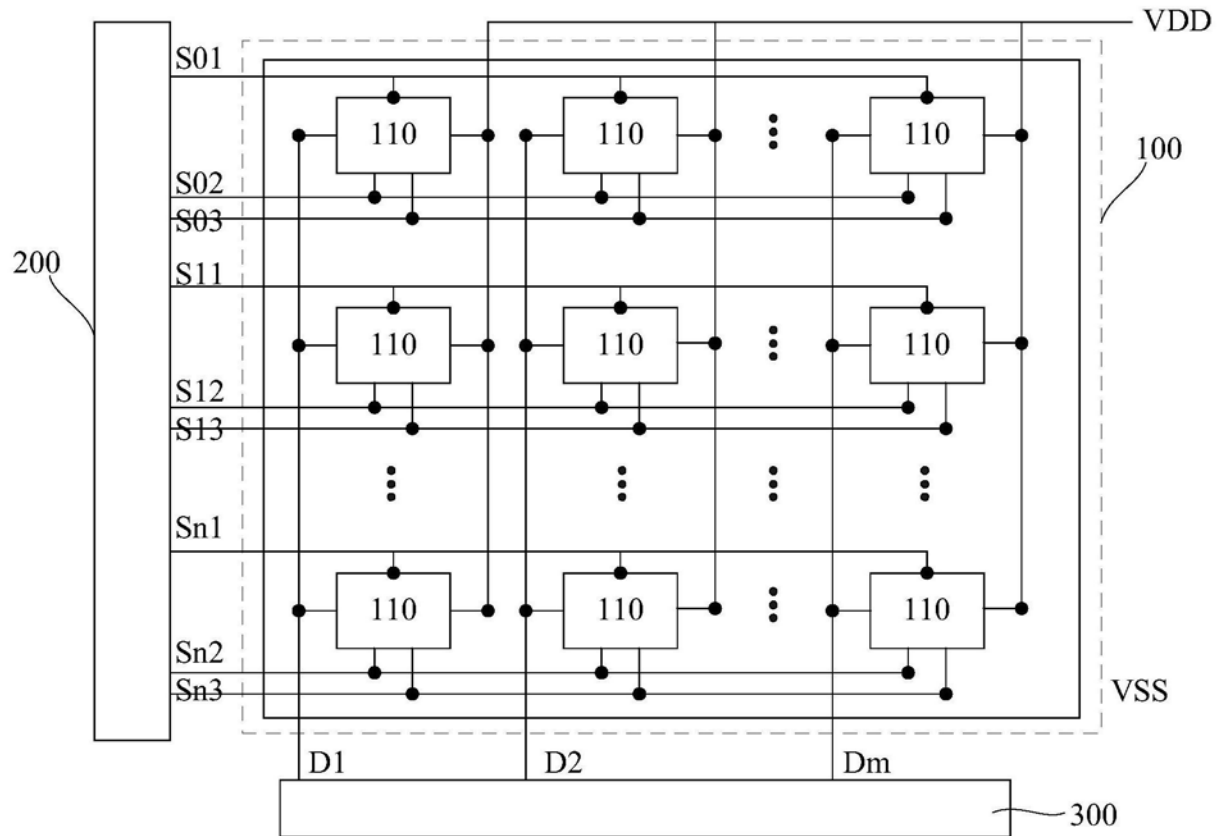


图3

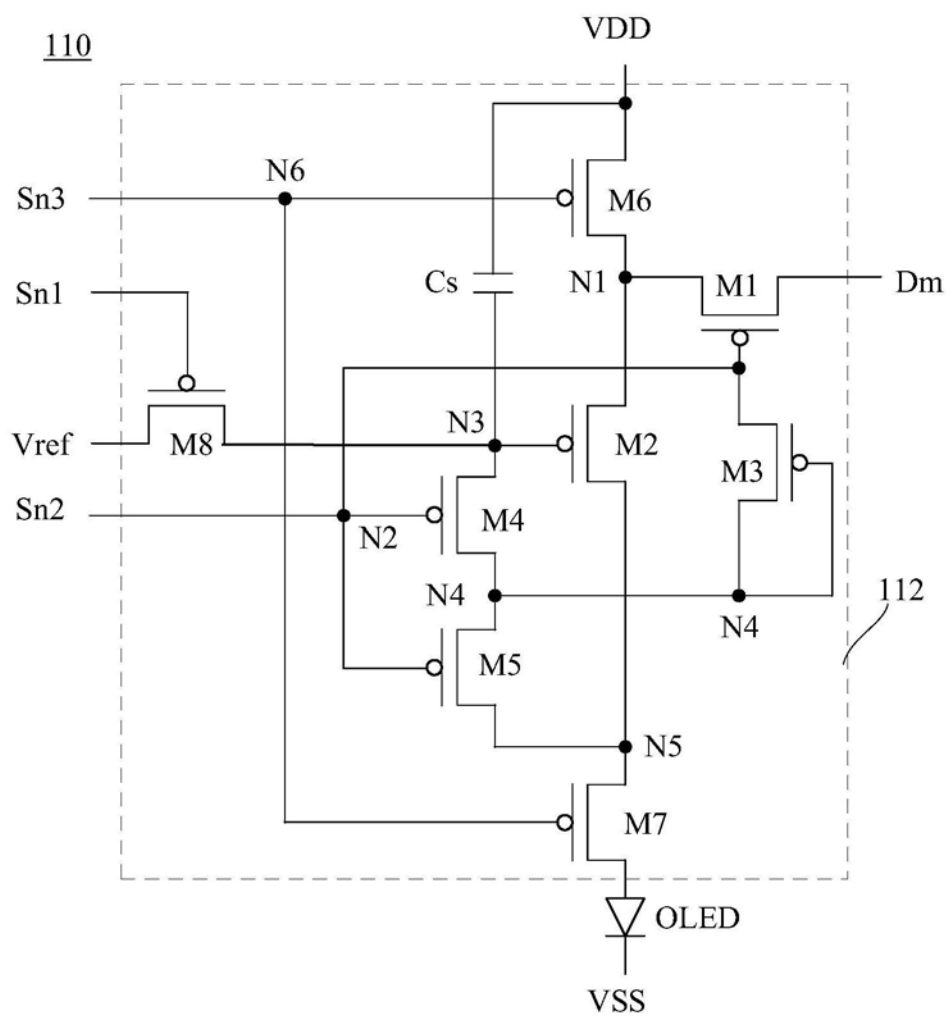


图4

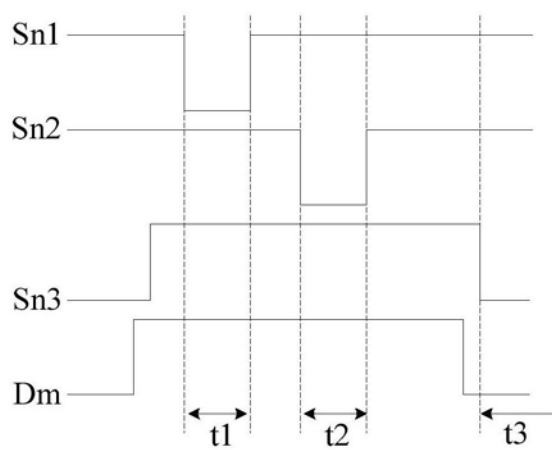


图5

专利名称(译)	像素、像素的驱动方法以及有机发光显示器		
公开(公告)号	CN105810145B	公开(公告)日	2018-06-26
申请号	CN201410842247.8	申请日	2014-12-30
[标]申请(专利权)人(译)	昆山工研院新型平板显示技术中心有限公司 昆山国显光电有限公司		
申请(专利权)人(译)	昆山工研院新型平板显示技术中心有限公司 昆山国显光电有限公司		
当前申请(专利权)人(译)	昆山工研院新型平板显示技术中心有限公司 昆山国显光电有限公司		
[标]发明人	杨楠 朱晖 刘周英 姜海斌 永井肇		
发明人	杨楠 朱晖 刘周英 姜海斌 永井肇		
IPC分类号	G09G3/3225		
代理人(译)	郑玮		
其他公开文献	CN105810145A		
外部链接	Espacenet SIPO		

摘要(译)

本发明的像素、像素的驱动方法以及有机发光显示器中，第一晶体管的源极连接数据控制线，漏极通过第一节点连接第二晶体管的源极；第一晶体管的栅极、第四晶体管的栅极和第五晶体管的栅极接第二扫描控制线；所述第二晶体管的栅极通过第三节点连接第四晶体管的源极，第二晶体管的漏极通过第五节点连接第五晶体管的漏极；所述第三晶体管的栅极和漏极相连，并通过第四节点连接至第四晶体管的漏极和第五晶体管的源极；第一电容连接在第三节点与第一电源端之间。本发明通过在第一晶体管的栅极与第四节点之间连接一第三晶体管，并通过第四节点向第三节点充电，维持第二晶体管栅压稳定，提高图像显示效果。

