



(12)发明专利

(10)授权公告号 CN 104424886 B

(45)授权公告日 2017.04.19

(21)申请号 201410280307.1

(51)Int.Cl.

(22)申请日 2014.06.20

G09G 3/3208(2016.01)

(65)同一申请的已公布的文献号

申请公布号 CN 104424886 A

(43)申请公布日 2015.03.18

(30)优先权数据

10-2013-0104185 2013.08.30 KR

(73)专利权人 乐金显示有限公司

地址 韩国首尔

(72)发明人 金凡植 金承泰

(74)专利代理机构 北京三友知识产权代理有限公司 11127

代理人 吕俊刚 刘久亮

(56)对比文件

CN 102959611 A, 2013.03.06,
 CN 102959611 A, 2013.03.06,
 CN 1605093 A, 2005.04.06,
 CN 103177685 A, 2013.06.26,
 CN 103165079 A, 2013.06.19,
 CN 101290741 A, 2008.10.22,
 CN 102150196 A, 2011.08.10,
 KR 20120076215 A, 2012.07.09,
 CN 102968954 A, 2013.03.13,

审查员 李佩佩

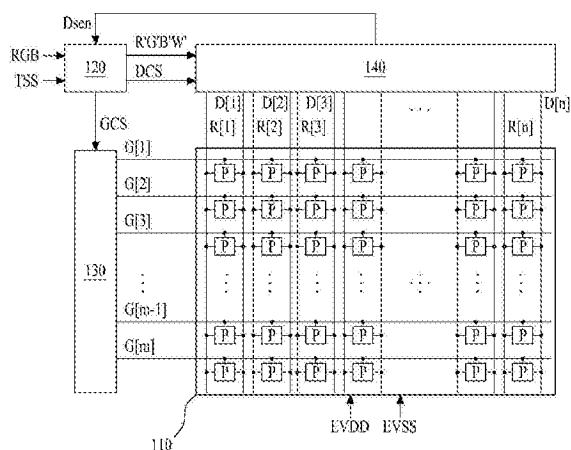
权利要求书3页 说明书13页 附图9页

(54)发明名称

有机发光显示设备

(57)摘要

公开了一种有机发光显示设备。一个实施方式中的有机发光显示设备包括：多个像素，所述多个像素被配置为每一个像素均包括像素电路，该像素电路包括：有机发光器件，所述有机发光器件利用数据电流发光；以及驱动晶体管，所述驱动晶体管向所述有机发光器件提供所述数据电流，该数据电流是基于数据电压与基准电压之间的差值电压；多个数据线，所述多个数据线被配置为向所述多个像素分别提供多个所述数据电压；多个选通线，所述多个选通线被配置为向所述多个像素提供选通信号；以及多个基准线，所述多个基准线连接至所述像素中的至少一个像素，并且被配置为向所连接的像素提供所述基准电压。所述基准电压根据连接至相应基准线的像素的数据变化。



1. 一种有机发光显示设备,所述有机发光显示设备包括:

多个像素,所述多个像素被配置为每一个像素均包括像素电路,该像素电路包括:有机发光器件,所述有机发光器件利用数据电流发光;以及驱动晶体管,所述驱动晶体管向所述有机发光器件提供所述数据电流,该数据电流是基于数据电压与基准电压之间的差值电压;

多个数据线,所述多个数据线被配置为向所述多个像素分别提供多个所述数据电压;

多个选通线,所述多个选通线被配置为向所述多个像素提供选通信号;以及

多个基准线,所述多个基准线连接至所述像素中的至少一个像素,并且被配置为向所连接的像素提供所述基准电压,

其中,所述基准电压根据连接至相应基准线的像素的数据变化,

其中,所述数据电压根据变化的基准电压被校正。

2. 根据权利要求1所述的有机发光显示设备,其中,

所述多个基准线分别连接至所述多个像素,

所述基准电压根据相应像素的数据变化。

3. 根据权利要求2所述的有机发光显示设备,所述有机发光显示设备还包括连接至所述多个基准线和所述多个数据线的驱动器,

其中所述驱动器包括:

数据电压生成器,所述数据电压生成器被配置为对所述多个像素中的每一个像素的输入数据进行锁存以生成锁存数据,将所述锁存数据转换成模拟灰度电压,根据变化的基准电压对所述模拟灰度电压进行校正以生成所述数据电压,并且向相应数据线提供生成的数据电压;

基准电压生成器,所述基准电压生成器被配置为将从所述数据电压生成器提供的所述锁存数据转换成所述基准电压,并且向相应基准线和所述数据电压生成器提供转换后的基准电压;

感测数据生成器,所述感测数据生成器被配置为通过所述多个数据线中的每一个数据线感测相应像素的特性改变以生成感测数据,并且向外部输出生成的感测数据;

第一开关单元,所述第一开关单元被配置为将所述多个数据线连接至所述数据电压生成器;以及

第二开关单元,所述第二开关单元被配置为将所述多个数据线连接至所述感测数据生成器。

4. 根据权利要求1所述的有机发光显示设备,其中,

所述多个基准线中的每一个基准线被与该基准线相邻的至少2个像素共享,

所述基准电压根据共享像素的数据变化,并且

所述数据电压根据变化的基准电压被校正。

5. 根据权利要求4所述的有机发光显示设备,其中,使所述基准电压变化为和与共享像素的多个数据当中具有最高灰度值的数据对应的数据电压相同的电压。

6. 根据权利要求4所述的有机发光显示设备,所述有机发光显示设备还包括连接至所述多个基准线和所述多个数据线的驱动器,

其中所述驱动器包括:

数据电压生成器,所述数据电压生成器被配置为对所述多个像素中的每一个像素的输入数据进行锁存以生成锁存数据,将所述锁存数据转换成模拟灰度电压,根据变化的基准电压对所述模拟灰度电压进行校正以生成所述数据电压,并且向相应数据线提供生成的数据电压;

基准电压生成器,所述基准电压生成器被配置为从自所述数据电压生成器提供的所述锁存数据中提取在共享像素的多个锁存数据当中具有最高灰度值的锁存数据,将所提取的提取数据转换成所述基准电压,并且向相应基准线和所述数据电压生成器提供转换后的基准电压;

感测数据生成器,所述感测数据生成器被配置为通过所述多个数据线中的每一个数据线感测相应像素的特性改变以生成感测数据,并且向外部输出生成的感测数据;

第一开关单元,所述第一开关单元被配置为将所述多个数据线连接至所述数据电压生成器;以及

第二开关单元,所述第二开关单元被配置为将所述多个数据线连接至所述感测数据生成器。

7. 根据权利要求1至6中的一个所述的有机发光显示设备,其中,

向所述驱动晶体管的栅极提供所述基准电压,以及

向被连接至所述有机发光器件的所述驱动晶体管的源极提供所述数据电压。

8. 根据权利要求1所述的有机发光显示设备,所述有机发光显示设备还包括第一开关晶体管和第二开关晶体管,其中所述第一开关晶体管的第一电极连接到基准线,所述第一开关晶体管的第二电极连接到所述驱动晶体管的栅极;所述第二开关晶体管的第一电极连接到所述驱动晶体管的源极,所述第二开关晶体管的第二电极连接到数据线。

9. 一种有机发光显示设备,所述有机发光显示设备包括:

显示面板,所述显示面板被配置为包括多个像素,所述多个像素分别连接至多个数据线和多个基准线,所述多个数据线接收数据电压,所述多个基准线被所述多个像素当中的至少2个像素共享并且连接至所述多个像素当中的至少2个像素;以及

数据驱动器,所述数据驱动器被配置为根据共享所述多个基准线中的每一个基准线的共享像素的数据使得向所述多个基准线中的每一个基准线提供的基准电压变化,并且根据变化的基准电压对所述多个像素中的每一个像素的数据电压进行校正以向相应数据线提供校正后的数据电压。

10. 根据权利要求9所述的有机发光显示设备,其中,所述数据驱动器根据与共享相应基准线的像素的多个数据当中具有最高灰度值的数据相对应的数据电压,使所述基准电压变化。

11. 根据权利要求9所述的有机发光显示设备,其中,在感测模式中,所述数据驱动器按照时间划分方式驱动共享所述多个基准线中的每一个基准线的像素的数据线,通过按照时间划分方式驱动的数据线顺序地感测共享每条基准线的所述像素的特性改变,并且输出感测到的特性改变。

12. 根据权利要求9所述的有机发光显示设备,其中,所述多个像素被配置为每一个像素均包括像素电路,该像素电路包括:有机发光器件,所述有机发光器件利用数据电流发光;驱动晶体管,所述驱动晶体管向所述有机发光器件提供所述数据电流,该数据电流是基

于数据电压与基准电压之间的差值电压;以及第一开关晶体管和第二开关晶体管;

其中,所述第一开关晶体管的第一电极连接到基准线,所述第一开关晶体管的第二电极连接到所述驱动晶体管的栅极;所述第二开关晶体管的第一电极连接到所述驱动晶体管的源极,所述第二开关晶体管的第二电极连接到数据线。

有机发光显示设备

技术领域

[0001] 本发明涉及一种有机发光显示设备,并且更具体地,涉及一种用于提高对比度的有机发光显示设备。

背景技术

[0002] 近来,随着多媒体的发展,平板显示(FPD)设备的重要性正在增加。因此,诸如液晶显示(LCD)设备、等离子体显示面板(PDP)设备和有机发光显示设备的各种FPD设备正在被实际使用。在这些FPD设备中,有机发光显示设备具有1ms或者更小的快速响应时间和低功耗,并且在视角方面没有显示,因为有机发光显示设备自发光所以。因此,作为下一代FPD设备,有机发光显示设备正备受关注。

[0003] 现有技术的有机发光显示设备包括显示图像的多个像素。所述多个像素中的每一个像素均包括形成在阳极与阴极之间的有机发光层以及从有机发光器件发光的像素电路。像素电路包括开关晶体管、驱动晶体管和电容器。根据用于向驱动晶体管提供数据电压的开关信号使开关晶体管导通。驱动晶体管利用从开关晶体管提供数据电压导通,并且控制流到有机发光器件的电流以控制来自有机发光器件的光的发射。电容器存储驱动晶体管的栅极与源极之间的电压,并且通过使用存储的电压使驱动晶体管导通。有机发光器件利用从驱动晶体管提供的电路发光。

[0004] 然而,在现有技术的有机发光显示设备中,由于工艺差别导致出现了驱动晶体管的特性差异(诸如阈值电压(V_{th})和移动性),并且出于这种原因,驱动有机发光器件的电流被改变,导致像素之间的亮度偏差。通常,驱动晶体管的特性差异导致针对画面的涂抹或者图案(smear or a pattern),并且由于长时间驱动所导致的有机发光器件的劣化引起的特性差异减少了有机发光显示面板的使用寿命或者导致图像残留。作为解决每个像素的特性改变所导致的问题的方法,内部补偿技术和外部补偿技术是已知的。

[0005] 内部补偿技术将补偿电路(包括至少一个补偿晶体管和至少一个补偿电容器)添加到每个像素的像素电路中,并且通过使用补偿电路来补偿每个像素的特性改变。然而,在内部补偿电路技术中,每个像素的孔径比(aperture ratio)由于被添加到每个像素中的补偿晶体管、补偿电容器和信号线而减小了。

[0006] 外部补偿技术从像素的外部感测像素的特性改变,并且在像素的数据中反映感测到的特性改变,以补偿像素的特性改变。外部补偿技术在诸如韩国专利公开第10-2013-0066449号的现有技术参考中被公开。

[0007] 如图1所示,现有技术参考通过第一晶体管M1将基准电压 V_{ref} 施加至驱动晶体管DT的栅极n1并且同时通过第二晶体管M2将数据电压施加至驱动晶体管DT的源极n2,由此从有机发光器件OLED发光。在外部补偿中,现有技术参考通过第一晶体管M1将基准电压 V_{ref} 施加至驱动晶体管DT的栅极n1,并且通过数据线D感测驱动晶体管的特性改变和/或有机发光器件OLED的特性改变,数据线D通过第二晶体管M2连接到驱动晶体管DT的源极n2。

[0008] 现有技术参考的基准电压 V_{ref} 被固定作为恒定的直流(DC)电压值。因此,现有技

术参考将低数据电压施加至驱动晶体管DT的源极n2,从而实现高灰度,并且将高数据电压施加至驱动晶体管DT的源极n2从而实现低灰度。因此,在现有技术参考中,数据电压被施加至连接到有机发光器件OLED的驱动晶体管DT的源极n2,并且因此,当被施加至驱动晶体管DT的源极n2的数据电压高于有机发光器件OLED的阈值电压(V_{th_OLED})时,有机发光器件OLED在像素的数据充电周期期间利用数据电压发光。

[0009] 图2是示出在现有技术参考中、在一个单位像素中实现高灰度和低灰度的单位像素的数据电压的波形图。

[0010] 在现有技术参考中,将参照共同图1和图2来描述用于实现高灰度和低灰度的数据电压。

[0011] 首先,假设提供给每个像素的基准电压 V_{ref} 被固定为16V并且有机发光器件OLED的阈值电压 V_{th_oled} 是6V,并且假设在第一水平周期1H中实现具有相对较高亮度的高灰度并且在第二水平周期2H中实现具有相对较低亮度的低灰度。

[0012] 在第一水平周期1H的数据充电周期期间,将2V的红色数据电压 V_{data_R} 、4V的绿色数据电压 V_{data_G} 、8V的蓝色数据电压 V_{data_B} 和6V的白色数据电压 V_{data_W} 分别施加至被包括在相应的像素R、G、B和W中的驱动晶体管DT的源极n2。因此,在第一水平周期1H的数据充电周期期间,将14V的电压($V_{ref}-V_{data_R}$)、12V的电压($V_{ref}-V_{data_G}$)、8V的电压($V_{ref}-V_{data_B}$)和10V的电压($V_{ref}-V_{data_W}$)每一个施加至被包括在像素R、G、B和W当中的相应像素中的驱动晶体管DT的栅极和源极之间。因此,在第一水平周期1H的发射周期(emission period)中,像素R、G、B和W中的每一个的有机发光器件OLED利用与电压14V、12V、8V和10V当中的相应电压相对应的数据电流发光,由此实现具有高亮度的高灰度。这里,在第一水平周期1H的数据充电周期中,由于被施加至蓝色像素的蓝色数据电压 V_{data_B} 高于有机发光器件OLED的阈值 V_{th_oled} ,因此在数据充电周期期间蓝色像素的有机发光器件OLED发光,由此增加高灰度的亮度。

[0013] 另一方面,在第二水平周期2H的数据充电周期中,将16V的红色数据电压 V_{data_R} 、12V的绿色数据电压 V_{data_G} 、14V的蓝色数据电压 V_{data_B} 和14V的白色数据电压 V_{data_W} 分别施加至被包括在相应像素R、G、B和W中的驱动晶体管DT的源极n2。因此,在第二水平周期2H的数据充电周期期间,将0V的电压($V_{ref}-V_{data_R}$)、4V的电压($V_{ref}-V_{data_G}$)、2V的电压($V_{ref}-V_{data_B}$)和2V的电压($V_{ref}-V_{data_W}$)每一个施加至被包括在像素R、G、B和W当中的相应像素中的驱动晶体管DT的栅极和源极之间。因此,在第二水平周期2H的发射周期中,像素R、G、B和W中的每一个的有机发光器件OLED利用与电压0V、4V、2V和2V当中的相应电压相对应的数据电流发光,由此实现具有低亮度的低灰度。这里,在第二水平周期2H的数据充电周期中,由于分别施加至像素R、G、B和W的数据电压 V_{data_R} 、 V_{data_G} 、 V_{data_B} 和 V_{data_W} 高于有机发光器件OLED的阈值 V_{th_oled} ,因此在数据充电周期期间像素R、G、B和W的所有有机发光器件OLED都发光,由此增加低灰度的亮度。

[0014] 出于这种原因,在现有技术参考中,在实现低灰度时低灰度的亮度由于来自有机发光器件OLED的非期望的光的发射而增加了,导致对比度减小。

发明内容

[0015] 因此,本发明致力于提供一种有机发光显示设备,其基本上克服由于现有技术的

局限和缺点引起的一个或更多个问题。

[0016] 本发明的一方面致力于提供一种有机发光显示设备,该有机发光显示设备能够防止对比度在实现低灰度时由于来自有机发光器件的非期望的光的发射而被减小。

[0017] 本发明的另一方面致力于提供一种有机发光显示设备,该有机发光显示设备可以增加每个像素的孔径比。

[0018] 除了本发明的前述目的之外,下面将描述本发明的其它特征和优点,但是本领域技术人员根据以下描述将清楚地理解。

[0019] 本发明的附加优点和特征将在下面的描述中部分阐述且部分对于本领域普通技术人员而言将在研究下文后变得明显,或可以通过本发明的实践来了解。通过书面的说明书及其权利要求以及附图中特别指出的结构可以实现和获得本发明的目的和其它优点。

[0020] 为了实现这些和其它优点并且根据本发明的目的,如本文中具体实施和广泛描述的,提供了一种有机发光显示设备,所述有机发光显示设备包括多个像素,所述多个像素被配置为每一个像素均包括:有机发光器件,所述有机发光器件利用数据电流发光;以及像素电路,该像素电路包括驱动晶体管,所述驱动晶体管向所述有机发光器件提供所述数据电流,该数据电流是基于数据电压与基准电压之间的差值电压;多个数据线,所述多个数据线被配置为向所述多个像素分别提供多个所述数据电压;多个选通线,所述多个选通线被配置为向所述多个像素提供选通信号;以及多个基准线,所述多个基准线连接至所述像素中的至少一个像素,并且被配置为向所连接的像素提供所述基准电压,其中,所述基准电压根据连接至相应基准线的像素的数据变化。

[0021] 在本发明的另一个方面中,提供了一种有机发光显示设备,所述有机发光显示设备包括:显示面板,所述显示面板被配置为包括多个像素,所述多个像素分别连接至多个数据线和多个基准线,所述多个数据线接收数据电压,所述多个基准线被所述多个像素当中的至少2个像素共享并且连接至所述多个像素当中的至少2个像素;以及数据驱动器,所述数据驱动器被配置为根据共享所述多个基准线中的每一个基准线的被共享像素的数据使得向所述多个基准线中的每一个基准线提供的基准电压变化,并且根据变化的基准电压对所述多个像素中的每一个像素的数据电压进行校正以向相应数据线提供校正后的数据电压。

[0022] 应当理解,本发明的上述一般描述和下述详细描述是示例性和说明性的,且旨在提供所要求保护的本发明的进一步解释。

附图说明

[0023] 附图被包括以提供对本发明的进一步理解,并且被并入本申请且构成本申请的一部分,附图例示了本发明的实施方式,并且与说明书一起用于说明本发明的原理。在附图中:

[0024] 图1是例示现有技术的有机发光显示设备的像素结构的图;

[0025] 图2是示出在现有技术的有机发光显示设备中、在一个单位像素中实现高灰度和低灰度的单位像素的数据电压的波形图;

[0026] 图3是描述根据本发明的实施方式的有机发光显示设备的图;

[0027] 图4是例示图3的像素的示例的图;

- [0028] 图5是描述图3的数据驱动器的示例的图；
- [0029] 图6是描述图5的数据电压生成器的示例和基准电压生成器的示例的框图；
- [0030] 图7是示出在根据本发明的实施方式的有机发光显示设备的显示模式中的驱动波形的波形图；
- [0031] 图8是示出在根据本发明的实施方式的有机发光显示设备的感测模式中的驱动波形的波形图；
- [0032] 图9至图11是描述根据本发明的另一个实施方式的有机发光显示设备的图；
- [0033] 图12是描述图9的数据驱动器的示例的图；
- [0034] 图13是描述图12的基准电压生成器的示例的图；
- [0035] 图14是示出在根据图9所示的本发明的另一个实施方式的有机发光显示设备中、在一个单位像素中实现高灰度和低灰度的单位像素的数据电压的波形图；以及
- [0036] 图15是示出在根据图10所示的本发明的另一个实施方式的有机发光显示设备中、在一个单位像素中实现高灰度和低灰度的单位像素的数据电压的波形图。

具体实施方式

[0037] 现在将详细参照本发明的示例性实施方式，在附图中例示了这些示例性实施方式的示例。在可能的情况下，将使用相同的附图标记贯穿附图来指代相同或相似的部件。

[0038] 在本说明书中，在将用于每个元件的附图标记添加到每个附图中时，应当注意的是，在可能的情况下，将已经用于表示其它附图中的相似元件的相似附图标记用于所述元件。

[0039] 在本说明书中描述的术语理解如下。

[0040] 如本文所使用的，单数形式“一”、“一个”和“该”旨在也包括复数形式，除非上下文另有明确说明。术语“第一”和“第二”是用于将一个元件与另一个元件区分，并且这些元件不应该受这些术语的限制。

[0041] 应当进一步理解的是，当在本文中使用时，术语“comprises (包括、包含)”、“comprising (包括、包含)”、“has (具有)”、“having (具有)”、“includes (包括、包含)”和/或“including (包括、包含)”指定所述特征、整体、步骤、操作、元件和/或组件的存在，但不排除一个或更多个其它特征、整体、步骤、操作、元件、组件和/或它们的组的存在或添加。

[0042] 在下文中，将参照附图详细描述根据本发明的实施方式的有机发光显示设备。

[0043] 图3是描述根据本发明的实施方式的有机发光显示设备的图，并且图4是例示图3的像素的图。

[0044] 参照图3和图4，根据本发明的实施方式的有机发光显示设备包括显示面板110、定时控制器120、选通驱动器130和数据驱动器140。

[0045] 显示面板110包括多个数据线D[1]至D[n]、多个选通线G[1]至G[m]、多个基准线R[1]至R[n]和多个像素P。

[0046] 多个数据线D[1]至D[n]以特定间隔形成在显示面板110上。

[0047] 多个选通线G[1]至G[m]以特定间隔形成在显示面板110上以与多个数据线D[1]至D[n]交叉。这里，多个选通线G[1]至G[m]中的每一个都可以包括第一选通信号线Ga和第二选通信号线Gb。

[0048] 多个基准线R[1]至R[n]以特定间隔形成在显示面板110上以与多个数据线D[1]至D[n]平行。

[0049] 多个像素P中的每一个都可以是红色像素、绿色像素、蓝色像素和白色像素中的一个。显示一个图像的一个单位像素可以包括相邻的红色像素、绿色像素、蓝色像素和白色像素,但是也可以包括相邻的红色像素、绿色像素和蓝色像素而没有对其进行限制。

[0050] 多个像素P分别形成在多个数据线D[1]至D[n]、多个选通线G[1]至G[m]以及多个基准线R[1]至R[n]之间的多个交叉区域。因此,多个像素P中的每一个根据提供给相应选通线的第一选通信号GSa和第二选通信号GSb,利用与被提供给相应数据线的电压和被提供给相应基准线的基准电压的之间的差值电压相对应的数据电流发光。为此,每个像素P均包括有机发光器件OLED和像素电路PC。

[0051] 有机发光器件OLED利用从像素电路PC提供的数据电流发光,以发出亮度与该数据电流相对应的光。为此,有机发光器件OLED包括:阳极(没有示出),该阳极链接到像素电路PC;有机层(没有示出),该有机层形成在阳极上;以及阴极(没有示出),该阴极形成在有机层上以接收阴极电压EVSS。这里,有机层可以形成为具有空穴传输层/有机发光层/电子传输层的结构或者空穴注入层/空穴传输层/有机发光层/电子传输层/电子注入层的结构。此外,有机层还可以包括功能层,其用于增强发光效率和/或有机发光层的使用寿命。

[0052] 像素电路PC包括第一开关晶体管ST1、第二开关晶体管ST2、驱动晶体管DT和电容Cst。这里,晶体管ST1、ST2和DT中的每一个均是N型薄膜晶体管(TFT),并且例如可以是单晶硅TFT(a-Si TFT)、多晶硅TFT(poly-Si TFT)、氧化物TFT和有机TFT。

[0053] 第一开关晶体管ST1包括连接第一选通信号线Ga的栅极、连接到相邻的基准线R[i]的第一电极和连接到第一节点n1的第二电极,该第一节点n1是驱动晶体管DT的栅极。第一开关晶体管ST1根据被提供给第一选通信号线Ga的选通信号,向第一节点n1(即,驱动晶体管DT的栅极)提供被提供给基准线R[i]的基准电压Vref。

[0054] 第二开关晶体管ST2包括连接第二选通信号线Gb的栅极、连接到第二节点n2的第一电极和连接到相邻的数据线D[i]的第二电极,该第二节点n2是驱动晶体管DT的源极。第二开关晶体管ST2根据被提供给第二选通信号线Gb的选通信号,向第二节点n2(即,驱动晶体管DT的源极)提供被提供给数据线D[i]的数据电压Vdata。

[0055] 电容器Cst包括驱动晶体管DT的栅极和源极,即分别连接到第一节点n1和第二节点n2的第一电极和第二电极。电容器Cst利用分别提供给第一节点n1和第二节点n2的电压之间的差值电压被充电,并且然后利用充入的电压使驱动晶体管DT导通。

[0056] 驱动晶体管DT包括:栅极,该栅极共同连接到第一开关晶体管ST1的第二电极和电容器Cst的第一电极;源极,该源极共同连接到第二开关晶体管ST2的第一电极、电容器Cst的第二电极和有机发光器件OLED的阳极;以及漏极,该漏极连接到驱动电压EVDD线。驱动晶体管DT利用电容器Cst的电压导通,并且控制从驱动电压EVDD线流向有机发光器件OLED的电流。

[0057] 定时控制器120在显示模式中对选通驱动器130和数据驱动器140进行操作。在用户设置的驱动晶体管DT的阈值电压/移动性感测时刻,定时控制器120在感测模式对选通驱动器130和数据驱动器140进行操作。这里,感测模式可以在有机发光显示设备的产品发布之前在测试过程中、在显示面板110的初始驱动时刻或者在显示面板110被驱动很长一段时

间且然后结束的時刻执行,或者可以在实时或者周期性地设置的帧的空白周期执行。

[0058] 定时控制器120在从外部(即,系统主体(没有示出)或者图形卡(没有示出))输入的定时同步信号TSS的基础上,生成数据控制信号DCS和选通控制信号GCS,所述DCS和GCS用于根据显示模式或者感测模式驱动每个像素P。

[0059] 定时控制器120在存储器(没有示出)中存储每个像素P的感测数据Dsen,该数据Dsen根据感测模式从数据驱动器140提供。在显示模式中,定时控制器120在存储在存储器中的感测数据Dsen的基础上校正输入数据RGB,并且向数据驱动器140提供校正后的校正数据R'G'B'W'。即,定时控制器120将红色、绿色和蓝色数据RGB(其从外部输入)转换成红色、绿色、蓝色和白色的四个颜色的数据RGBW,从而与显示面板110的像素排列结构相对应。定时控制器120在存储在存储器中的感测数据Dsen的基础上,将四个颜色的数据RGBW校正为四个颜色的显示数据R'G'B'W',并且向数据驱动器140提供所述四个颜色的显示数据R'G'B'W'。在这种情况下,根据在韩国专利公开第10-2013-0060476号和第10-2013-0030598号中公开的转换方法,定时控制器120可以包括将三种颜色的输入数据RGB转换成四个颜色的数据RGBW的四个颜色数据转换器(没有示出)。

[0060] 选通驱动器130根据从定时控制器120提供的选通控制信号GCS顺序地生成第一选通信号GSa和第二选通信号GSb,并且向多个选通线G[1]至G[m]中的每一个的第一选通信号线Ga和第二选通信号线Gb分别顺序地提供第一选通信号GSa和第二选通信号GSb。

[0061] 数据驱动器140根据每个像素P的显示数据R'G'B'W'(即,被施加在驱动晶体管DT的栅极与源极之间的电压)使基准电压Vref变化以尽量降低被提供给驱动晶体管DT的源极的数据Vdata,并且因此防止有机发光器件OLED由于数据电压高于有机发光器件OLED的阈值电压而发光,由此增强对比度。详细而言,数据驱动器140根据从定时控制器120提供的数据控制信号DCS,将以一个水平周期为单位从定时控制器120提供的显示数据R'G'B'W'转换成R'G'B'W'。数据驱动器140生成与显示数据R'G'B'W'相对应的基准电压Vref以向基准线提供R[1]至R[i]提供基准电压Vref,并且同时根据基准电压Vref将灰度电压校正成数据电压以分别向数据线D[1]至D[i]提供数据电压。为此,如图5和图6所示,数据驱动器140包括数据电压生成器141、基准电压生成器143、感测数据生成器145以及第一开关单元147和第二开关单元149。

[0062] 数据电压生成器141根据从定时控制器120提供的数据控制信号DCS,将以一个水平周期为单位从定时控制器120提供的显示数据R'G'B'W'转换成模拟灰度电压。数据驱动器140根据从基准电压生成器143提供的基准电压Vref将灰度电压校正成数据电压,并且向第一开关单元147提供校正后的数据电压。为此,数据电压生成器141包括移位寄存器141a、锁存器141b、数字-模拟转换器141c和电压校正器141d。

[0063] 移位寄存器141a通过使用被包括在数据控制信号DCS中的源开始信号和源移位时钟顺序地输出多个采样信号SS。详细而言,移位寄存器141a根据源移位时钟使源开始信号移位以顺序地输出采样信号SS。

[0064] 锁存器141b根据从移位寄存器141a提供的采样信号SS对从定时控制器120提供的显示数据R'G'B'W'顺序地采样,并且对采样后的显示数据进行锁存。锁存器141b根据数据控制信号DCS的源输出使能信号同时输出针对一个水平线的锁存数据Rdata。

[0065] 数字-模拟转换器141c从多个灰度电压当中选择与锁存数据Rdata相对应的灰度

电压Vgray,并且输出所选择的灰度电压,所述多个灰度电压从灰度电压生成器(没有示出)提供。

[0066] 电压校正器141d根据从基准电压生成器143提供的基准电压Vref校正灰度电压Vgray以生成数据电压Vdata,并且向第一开关单元147提供生成的数据电压Vdata。即,电压校正器141d从基准电压Vref中减去灰度电压Vgray以生成数据电压Vdata。

[0067] 基准电压生成器143从数据电压生成器141(即,数据电压生成器141的锁存器141b)接收锁存数据Rdata,对接收到的锁存数据Rdata进行数字模拟转换以生成基准电压Vref1和Vref2,并且线基准线R[1]和R[2]提供基准电压Vref1和Vref2。即,基准电压生成器143可以从多个灰度电压当中选择与锁存数据Rdata相对应的灰度电压,所述多个灰度电压从多个灰度电压生成器提供。这里,锁存数据Rdata可能没有通过数据电压生成器141的锁存器141b被提供给基准电压生成器143,并且显示数据可能没有通过定时控制器120被提供给基准电压生成器143。

[0068] 感测数据生成器145基于有机发光显示设备的感测模式,根据定时控制器120的控制通过第二开关单元149连接至相应像素P[1]和P[2]的数据线D[1]和D[2],并且感测数据线D[1]和D[2]电流或电压以生成与像素P[1]和P[2]中的每一个像素的特性改变相对应的感测数据Dsen。感测数据生成器145向定时控制器120提供感测数据Dsen。即,感测数据Dsen通过定时控制器120被存储在存储器中,并且在有机发光显示设备的显示模式中,在四个颜色的数据RGBW中反映感测数据Dsen。这里,感测模式可以在有机发光显示设备的产品发布之前在测试过程中通过用户设置或者在感测模式与显示模式之间的空白间隔期间执行,但是也可以被设置为实时或者周期性地校正每个像素的特性改变而没有对其进行限制。

[0069] 第一开关单元147根据从定时控制器120提供的显示模式信号打开,并且将数据电压生成器141连接至相应像素P[1]和P[2]的数据线D[1]和D[2]。为此,第一开关单元147可以包括多个第一开关,所述多个第一开关根据显示模式信号打开。

[0070] 第二开关单元149根据从定时控制器120提供的感测模式信号打开,并且将感测数据生成器145连接至相应像素P[1]和P[2]的数据线D[1]和D[2]。为此,第二开关单元149可以包括多个第二开关,所述多个第二开关根据感测模式信号打开。

[0071] 图7是示出在根据本发明的实施方式的有机发光显示设备的显示模式中的驱动波形的波形图。

[0072] 下面将参照图3和图5至图7详细地描述在显示模式中连接至第一选通线G[1]的第一像素P[1]在数据充电周期t1和发射周期t2中的操作。

[0073] 在数据充电周期t1中,根据选通驱动器130的驱动,向第一选通线G[1]的第一选通信号线Ga和第二选通信号线Gb分别提供具有栅极导通电压电平(gate-on voltage level)的第一选通信号GSa和第二选通信号GSb,并且根据数据驱动器140的驱动,向第一基准线R[1]提供第一基准电压Vref1,并且同时,向第一数据线D[1]提供第一数据电压Vdata[1]。因此,通过第一选通信号GSa和第二选通信号GSb使第一像素P[1]的第一开关晶体管ST1和第二开关晶体管ST2分别导通,并且因此,向第一节点n1提供第一基准电压Vref1,并且向第二节点n2提供第一数据电压Vdata[1]。因此,在数据充电周期t1期间,第一基准电压Vref1与第一数据电压Vdata[1]之间的差值电压“Vref1-Vdata[1]”被充入到电容器Cst中。这里,通过数据驱动器140使第一基准电压Vref1变化到与第一像素P[1]的显示数据相对应的灰度

电压,并且第一数据电压Vdata[1]具有利用第一基准电压Vref1被校正的电压值。因此,在数据充电周期t1中,向驱动晶体管DT的源极提供第一数据电压Vdata[1],并且因此,有机发光器件OLED由于该第一数据电压Vdata[1]不发光,该第一数据电压Vdata[1]由第一基准电压Vref1校正,利用第一像素P[1]的显示数据使该第一基准电压Vref1变化。

[0074] 随后,在发射周期t2中,根据选通驱动器130的驱动,向第一选通信号线Ga和第二选通信号线Gb分别提供具有栅极截止电压电平(gate-off voltage level)的第一选通信号GSa和第二选通信号GSb。因此,在发射周期t2中,通过第一选通信号GSa和第二选通信号GSb使第一像素P[1]的第一开关晶体管ST1和第二开关晶体管ST2分别截止,并且因此,利用存储在电容器Cst中的电压使驱动晶体管DT导通。因此,导通的驱动晶体管DT向有机发光器件OLED提供基于第一基准电压Vref1与第一数据电压Vdata[1]之间的差值电压“Vref1-Vdata[1]”所确定的电流,以从有机发光器件OLED发光。即,在发射周期t2中,当第一开关晶体管ST1和第二开关晶体管ST2截止时,电流利用驱动电压EVDD在驱动晶体管DT中流动,并且有机发光器件OLED开始与电流成正比地发光,由此第二节点n2的电压增加。通过电容器Cst使第一节点n1的电压增加达到第二节点n2的电压,并且因此通过电容器Cst的电压恒定地保持驱动晶体管DT的栅-源单元“Vgs”,由此有机发光器件OLED连续发光,直到下一个数据充电周期t1为止。

[0075] 在显示模式中,利用与显示数据R'G'B'W'相对应的数据电压对每个像素P的驱动晶体管DT的阈值电压进行补偿,在该显示数据R'G'B'W'中反映感测数据Dsen。

[0076] 图8是示出在根据本发明的实施方式的有机发光显示设备的感测模式中的驱动波形的波形图。

[0077] 下面将参照图3、图5、图6和图8详细地描述在感测模式中连接至第一选通线G[1]的第一像素P[1]在初始周期t1、充电周期t2和感测周期t3中的操作。

[0078] 在初始周期t1中,根据选通驱动器130的驱动,向第一选通线G[1]的第一选通信号线Ga和第二选通信号线Gb分别提供具有栅极导通电压电平的第一选通信号GSa和第二选通信号GSb,并且根据数据驱动器140的驱动,向第一基准线R[1]提供感测基准电压Vref1,并且同时,向第一数据线D[1]提供感测数据电压Vsen。因此,通过第一选通信号GSa和第二选通信号GSb使第一像素P[1]的第一开关晶体管ST1和第二开关晶体管ST2分别导通,并且因此,向第一节点n1提供第一感测基准电压Vref1,并且向第二节点n2提供第一感测数据电压Vsen。因此,在初始周期t1期间,电容器Cst被初始化为感测基准电压Vref1与感测数据电压Vsen之间的差值电压“Vref1-Vsen”。

[0079] 随后,在充电周期t2中,根据选通驱动器130的驱动向第一选通线G[1]的第一选通信号线Ga和第二选通信号线Gb分别提供具有栅极导通电压电平的第一选通信号GSa和第二选通信号GSb,并且根据数据驱动器140的驱动,向第一基准线R[1]连续提供感测基准电压Vref1,并且根据数据驱动器140的第一开关单元147的打开使第一数据线D[1]浮置。因此,在充电周期t2中,利用感测基准电压Vref1使驱动晶体管DT导通,并且将与在导通的驱动晶体管DT中流动的电流相对应的电压充入到浮置的第一数据线D[1]中。此时,将与驱动晶体管DT的阈值电压“Vth”相对应的电压充入到第一数据线D[1]中。

[0080] 随后,在感测周期t3中,根据选通驱动器130的驱动向第一选通信号线Ga分别提供具有栅极截止电压电平的第一选通信号GSa,并且向第二选通信号线Gb提供的第二选通信

号GSb在栅极导通电压电平处保持。同时,第一像素P[1]的第一数据线D[1]通过数据驱动器140的第二开关单元149连接至感测数据生成器145。因此,在感测周期 t_3 期间,感测数据生成器145感测被充入到第一数据线D[1]中的电压,将感测到的电压(即,与驱动晶体管DT的阈值电压相对应的电压)转换成感测数据Dsen以向定时控制器120提供该感测数据Dsen。

[0081] 定时控制器120可以在感测模式中检测每个像素P的驱动晶体管DT的阈值电压,并且然后可以再次执行用于检测每个像素P的驱动晶体管DT的移动性的感测模式。在执行感测模式时,定时控制器120控制选通驱动器130和数据驱动器140以便仅在初始周期 t_1 中提供感测基准电压Vref1。因此,在再次执行感测模式时,在充电周期 t_2 中,驱动晶体管DT栅-源电压根据第一开关晶体管ST1的截止而增加,并且因此,驱动晶体管DT的栅-源电压由电容器Cst的单元保持,由此将与在驱动晶体管DT中流动的电流相对应的电压(即,与驱动晶体管DT的移动性相对应的电压)充入到第一数据线D[1]中。在执行感测模式时,数据驱动器140的感测数据生成器145将被充入到第一数据线D[1]中的电压(即,与驱动晶体管DT的移动性相对应的电压)转换成感测数据Dsen以向定时控制器120提供该感测数据Dsen。

[0082] 在根据本发明的实施方式的有机发光显示设备中,向每个像素的基准线提供的基准电压根据每个像素P的显示数据R'G'B'W'(即被施加在驱动晶体管的栅极和源极之间的电压)来变化,并且因此,使得向驱动晶体管DT的源极提供的的数据电压尽量降低,由此防止对比度因为有机发光器件OLED利用比该有机发光器件OLED的阈值电压更高的数据电压发光而被减小。

[0083] 图9至图11是描述根据本发明的另一个实施方式的有机发光显示设备的图,并且例示了被连接到每个像素的基准线的被改变结构,以增加每个像素的孔径比。在下文中,将仅描述不同的配置。

[0084] 从图9至图11中看出,在根据本发明的另一个实施方式的有机发光显示设备中,多个基准线R[1]、...中的每一个基准线都可以形成为在选通线的长度方向上被2个像素、4个像素或者8个像素共享。此外,尽管没有示出,但是基准线R[1]、...中的每一个基准线都可以形成为在选通线的长度方向上被3个像素、6个像素或者9个像素共享。结果,根据配置单位像素的像素数量或者每个像素的发射特性,一个基准线可以形成为被与该基准线相邻的至少2个像素共享。

[0085] 在根据本发明的另一个实施方式的有机发光显示设备中,数据驱动器140向被至少2个相邻的像素共享的多个基准线R[1]、...提供基准电压。在这种情况下,数据驱动器140根据共享多个基准线R[1]、...中的每一个基准线的像素的显示数据使基准电压变化,并且向每个基准线提供变化的基准电压。数据驱动器140根据变化的基准电压对将要向相应的像素提供的的数据电压进行校正,并且向多个数据线D[1]至D[8]、...提供校正后的数据电压。这里,数据驱动器140可以生成或者改变基准电压,作为与被每个基准线共享的像素的多个显示数据当中具有最高灰度值的显示数据相对应的电压。在下文中,作为图9所示的根据本发明的另一个实施方式的有机发光显示设备的示例,将详细地描述数据驱动器140。

[0086] 如图12和图13所示,数据驱动器140可以包括数据电压生成器141、基准电压生成器243、感测数据生成器145、第一开关单元147和第二开关单元149。这里,除了基准电压生成器243之外,其它元件与图5中的数据驱动器的元件相同,并且因此,它们的描述不被重复。

[0087] 基准电压生成器243从数据电压生成器141的锁存器141b接收锁存数据Rdata,从被基准线R[1]共享的2个像素R和G的多个锁存数据Rdata当中提取具有最高灰度值的锁存数据,对所提取的提取数据Edata进行数字-模拟转换以生成基准电压Vref1,并且向基准线R[1]和数据电压生成器141提供所生成的基准电压Vref1。为此,基准电压生成器243可以包括数据提取器243a和数字-模拟转换器243b。

[0088] 数据提取器243a以一个水平周期为单位从数据电压生成器141的锁存器141b接收锁存数据Rdata,并且从被基准线R[1]共享的2个像素R和G的多个锁存数据Rdata当中提取具有最高灰度值的锁存数据。

[0089] 数字-模拟转换器243b对所提取的提取数据Edata进行数字-模拟转换以生成基准电压Vref1,并且向基准线R[1]和数据电压生成器141提供所生成的基准电压Vref1。

[0090] 另一方面,基准电压生成器243的数据提取器243a可以内置到定时控制器120中。在这种情况下,定时控制器120根据数据提取器243a提取的提取数据Edata来校正共享的2个像素R和G的显示数据,并且向数据驱动器140提供校正后的显示数据。数据驱动器140对从定时控制器120提供的校正后的显示数据进行锁存,并且将锁存的数据转换成数据电压以向数据线提供该数据电压。除了图6中的电压校正器141d之外,数据驱动器140可以被配置有移位寄存器141a、锁存器141b和数字-模拟转换器141c。

[0091] 在图10的像素结构中,基准电压生成器243从共享基准线R[1]、R[2]、R[3]、R[4]、...、中的每一个基准线的4个像素R、G、B和W的多个被锁存的Rdata当中提取具有最高灰度值的锁存数据,并且对所提取的提取数据Edata进行数字-模拟转换以生成基准电压Vref1。

[0092] 在图11的像素结构中,基准电压生成器243从共享基准线R[1]、R[2]、R[3]、R[4]、...、中的每一个基准线的8个像素R、G、B、W、R、G、B和W的多个被锁存的Rdata当中提取具有最高灰度值的锁存数据,并且对所提取的提取数据Edata进行数字-模拟转换以生成基准电压Vref1。

[0093] 另一方面,在根据图9至图11所示的本发明的另一个实施方式的有机发光显示设备的数据驱动器140中,除了数据驱动器140按照时间划分方式来驱动在每个水平周期共享一个基准线的相应像素的数据线以顺序地感测驱动晶体管的特性改变和/或在感测模式中共享一个基准线的像素中的每一个像素的有机发光器件OLED之外,上面参照图8做出的感测模式的描述是相同的,并且不被重复。

[0094] 图14是示出在根据图9所示的本发明的另一个实施方式的有机发光显示设备中、在一个单位像素中实现高灰度和低灰度的单位像素的数据电压的波形图。

[0095] 下面将共同参照图9和图14来详细描述根据本发明的另一个实施方式的用于实现有机发光显示设备的高灰度和低灰度的电压。

[0096] 首先,假设在第一水平周期1H中实现了具有相对较高亮度的高灰度并且在第二水平周期2H中实现了具有相对较低亮度的低灰度,如上所述,根据相邻的红色和绿色像素的显示数据使向被相邻的红色和绿色像素共享的第一基准线R[1]提供的第一基准电压Vref1变化,并且根据相邻的蓝色和白色像素的显示数据使向被相邻的蓝色和白色像素共享的第二基准线R[2]提供的第二基准电压Vref2变化。此外,每个像素的数据电压Vdata被校正以与变化的第一基准电压Vref1和第二基准电压Vref2相对应。

[0097] 在第一水平周期1H的数据充电周期期间,向第一基准线R[1]提供被设置为14V的第一基准电压Vref1,该第一基准电压Vref1是与相邻的红色像素R和绿色像素G的多个显示数据当中的最高灰度值相对应的电压,将根据14V的第一基准电压Vref1校正的0V的红色数据电压Vdata_R施加至被包括在红色像素R中的驱动晶体管DT的源极n2,并且将根据14V的第一基准电压Vref1校正的2V的红色数据电压Vdata_G施加至被包括在绿色像素G中的驱动晶体管DT的源极n2。同时,向第二基准线R[2]提供被设置为10V的第二基准电压Vref2,该第二基准电压Vref2是与相邻的蓝色像素B和白色像素W的多个显示数据当中的最高灰度值相对应的电压,将根据10V的第二基准电压Vref2校正的2V的蓝色数据电压Vdata_B施加至被包括在蓝色像素B中的驱动晶体管DT的源极n2,并且将根据10V的第二基准电压Vref2校正的0V的白色数据电压Vdata_W施加至被包括在白色像素W中的驱动晶体管DT的源极n2。因此,在第一水平周期1H的数据充电周期期间,在被包括在红色像素R中的驱动晶体管的栅极与源极之间施加14V“Vref-Vdata_R”,在被包括在绿色像素G中的驱动晶体管的栅极与源极之间施加12V“Vref-Vdata_G”,在被包括在蓝色像素B中的驱动晶体管的栅极与源极之间施加8V“Vref-Vdata_B”,并且在被包括在白色像素W中的驱动晶体管的栅极与源极之间施加10V“Vref-Vdata_W”。因此,在第一水平周期1H的发射周期中,像素R、G、B和W中的有机发光器件OLED利用与14V、12V、8V和10V的电压相对应的相应数据电流发光,由此实现具有高亮度的高灰度。

[0098] 而且,在第二水平周期2H的数据充电周期期间,向第一基准线R[1]提供被设置为4V的第一基准电压Vref1,该第一基准电压Vref1是与被第一基准线R[1]共享的红色像素R和绿色像素G的多个显示数据当中的最高灰度值相对应的电压,将根据4V的第一基准电压Vref1校正的4V的红色数据电压Vdata_R施加至被包括在红色像素R中的驱动晶体管DT的源极n2,并且将根据4V的第一基准电压Vref1校正的0V的红色数据电压Vdata_G施加至被包括在绿色像素G中的驱动晶体管DT的源极n2。同时,向第二基准线R[2]提供被设置为20V的第二基准电压Vref2,该第二基准电压Vref2是与被第二基准线R[2]共享的蓝色像素B和白色像素W的多个显示数据当中的最高灰度值相对应的电压,将根据2V的第二基准电压Vref2校正的0V的蓝色数据电压Vdata_B施加至被包括在蓝色像素B中的驱动晶体管DT的源极n2,并且将根据2V的第二基准电压Vref2校正的0V的白色数据电压Vdata_W施加至被包括在白色像素W中的驱动晶体管DT的源极n2。因此,在第二水平周期2H的数据充电周期期间,在被包括在红色像素R中的驱动晶体管的栅极与源极之间施加0V“Vref-Vdata_R”,在被包括在绿色像素G中的驱动晶体管的栅极与源极之间施加4V“Vref-Vdata_G”,在被包括在蓝色像素B中的驱动晶体管的栅极与源极之间施加2V“Vref-Vdata_B”,并且在被包括在白色像素W中的驱动晶体管的栅极与源极之间施加2V“Vref-Vdata_W”。因此,在第二水平周期2H的发送周期中,像素R、G、B和W中的有机发光器件OLED利用与0V、4V、2V和2V的电压相对应的相应数据电流发光,由此实现具有低亮度的低灰度。

[0099] 在第一水平周期1H和第二水平周期2H中的每一个的数据充电周期期间,施加至被包括在红色像素中的驱动晶体管的源极n2的数据电压Vdata_R被校正以与根据2个共享像素的显示数据来变化的第一基准电压Vref1相对应,施加至被包括在绿色像素中的驱动晶体管的源极n2的数据电压Vdata_G被校正以与根据2个共享像素的显示数据来变化的第一基准电压Vref1相对应,施加至被包括在蓝色像素中的驱动晶体管的源极n2的数据电压

Vdata_B被校正以与根据2个共享像素的显示数据来变化的第二基准电压Vref2相对应,并且施加至被包括在白色像素中的驱动晶体管的源极n2的数据电压Vdata_W被校正以与根据2个共享像素的显示数据来变化的第二基准电压Vref2相对应,由此校正后的电压低于有机发光器件OLED的阈值电压Vth_oled。因此,每个像素的有机发光器件OLED在数据充电周期期间不发光。因此,根据图9所示的本发明的另一个实施方式的有机发光显示设备防止有机发光器件OLED在数据充电周期期间发光,由此增强对比度。此外,由于一个基准线被2个像素共享,因此每个像素的孔径比可以增加。

[0100] 图15是示出在根据图10所示的本发明的另一个实施方式的有机发光显示设备中、在一个单位像素中实现高灰度和低灰度的单位像素的数据电压的波形图。

[0101] 下面将共同参照图10和图15来详细描述根据本发明的另一个实施方式的用于实现有机发光显示设备的高灰度和低灰度的电压。

[0102] 首先,假设在第一水平周期1H中实现了具有相对较高亮度的高灰度并且在第二水平周期2H中实现了具有相对较低亮度的低灰度,如上所述,根据相邻的红色、绿色、蓝色和白色像素的显示数据使向被相邻的红色、绿色、蓝色和白色四个像素共享的第一基准线R[1]提供的第一基准电压Vref1变化,并且每个像素的数据电压Vdata被校正以与变化的第一基准电压Vref1相对应。

[0103] 在第一水平周期1H的数据充电周期期间,向第一基准线R[1]提供被设置为14V的第一基准电压Vref1,该第一基准电压Vref1是与被基准线R[1]、R[2]、...中的每一个基准线共享的红色、绿色、蓝色和白色的四个像素R、G、B和W的多个显示数据当中的最高灰度值相对应的电压,将根据14V的第一基准电压Vref1校正的0V的红色数据电压Vdata_R施加至被包括在红色像素R中的驱动晶体管DT的源极n2,将根据14V的第一基准电压Vref1校正的2V的红色数据电压Vdata_G施加至被包括在绿色像素G中的驱动晶体管DT的源极n2,将根据14V的第一基准电压Vref1校正的6V的蓝色数据电压Vdata_B施加至被包括在蓝色像素B中的驱动晶体管DT的源极n2,并且将根据14V的第一基准电压Vref1校正的4V的白色数据电压Vdata_W施加至被包括在白色像素W中的驱动晶体管DT的源极n2。因此,在第一水平周期1H的数据充电周期期间,在被包括在共享第一基准线R[1]的像素R、G、B和W当中的红色像素R中的驱动晶体管的栅极与源极之间施加14V“Vref-Vdata_R”,在被包括在绿色像素G中的驱动晶体管的栅极与源极之间施加12V“Vref-Vdata_G”,在被包括在蓝色像素B中的驱动晶体管的栅极与源极之间施加8V“Vref-Vdata_B”,并且在被包括在白色像素W中的驱动晶体管的栅极与源极之间施加10V“Vref-Vdata_W”。因此,在第一水平周期1H的发射周期中,像素R、G、B和W中的有机发光器件OLED利用与14V、12V、8V和10V的电压相对应的相应数据电流发光,由此实现具有高亮度的高灰度。

[0104] 而且,在第二水平周期2H的数据充电周期期间,向第一基准线R[1]提供被设置为4V的第一基准电压Vref1,该第一基准电压Vref1是与被基准线R[1]、R[2]、...中的每一个基准线共享的红色、绿色、蓝色和白色的四个像素R、G、B和W的多个显示数据当中的最高灰度值相对应的电压,将根据4V的第一基准电压Vref1校正的4V的红色数据电压Vdata_R施加至被包括在红色像素R中的驱动晶体管DT的源极n2,将根据4V的第一基准电压Vref1校正的0V的红色数据电压Vdata_G施加至被包括在绿色像素G中的驱动晶体管DT的源极n2,将根据4V的第一基准电压Vref1校正的2V的红色数据电压Vdata_B施加至被包括在蓝色像素B中的驱

动晶体管DT的源极n2,并且将根据4V的第一基准电压Vref1校正的2V的白色数据电压Vdata_W施加至被包括在白色像素W中的驱动晶体管DT的源极n2。因此,在第二水平周期2H的数据充电周期期间,在被包括在共享第一基准线R[1]的像素R、G、B和W当中的红色像素R中的驱动晶体管的栅极与源极之间施加施加0V“Vref-Vdata_R”,在被包括在绿色像素G中的驱动晶体管的栅极与源极之间施加4V“Vref-Vdata_G”,在被包括在蓝色像素B中的驱动晶体管的栅极与源极之间施加2V“Vref-Vdata_B”,并且在被包括在白色像素W中的驱动晶体管的栅极与源极之间施加2V“Vref-Vdata_W”。因此,在第二水平周期2H的发送周期中,像素R、G、B和W中的有机发光器件OLED利用与0V、4V、2V和2V的电压相对应的相应数据电流发光,由此实现具有低亮度的低灰度。

[0105] 在第一水平周期1H和第二水平周期2H中的每一个的数据充电周期期间,分别施加至被包括在相应的像素中的驱动晶体管的源极n2的数据电压Vdata_R、Vdata_G、Vdata_B和Vdata_W被校正以与根据4个共享像素R、G、B和W的显示数据来变化的相应基准电压相对应,并且因此,校正后的电压低于有机发光器件OLED的阈值电压Vth_oled,由此每个像素的有机发光器件OLED在数据充电周期期间不发光。因此,根据图10所示的本发明的另一个实施方式的有机发光显示设备防止有机发光器件OLED在数据充电周期期间发光,由此增强对比度。此外,由于一个基准线被4个像素共享,因此每个像素的孔径比可以增加。

[0106] 另一方面,在根据图11所示的本发明的另一个实施方式的有机发光显示设备的每个水平周期中,除了基准电压根据共享基准线R[1]、R[2]、…中的每一个基准线的8个像素R、G、B、W、R、G、B和W的显示数据来变化并且每个像素的数据电压根据基准电压被校正之外,图9或者图10的有机发光显示设备是相同的,并且其描述不被重复。

[0107] 在根据本发明的实施方式的有机发光显示设备中,向每个像素的基准线提供的基准电压根据每个像素P的显示数据R'G'B'W'(即被施加在驱动晶体管的栅极与源极之间的电压)变化,并且因此,使得向驱动晶体管DT的源极提供的的数据电压尽量降低,由此防止对比度因为有机发光器件OLED利用比该有机发光器件OLED的阈值电压更高的数据电压发光而被减小。

[0108] 如上所述,在每个像素中,通过根据被施加在驱动晶体管的栅极与源极之间的电压而使基准电压变化,使得向驱动晶体管的源极提供的的数据电压尽量降低,由此防止对比度在实现低灰度时由于来自有机发光器件的非期望的光的发射而被减小。

[0109] 而且,根据本发明的实施方式,一个基准线可以被至少2个像素共享,由此增加每个像素的孔径比。

[0110] 对于本领域技术人员而言将显而易见的是,在不脱离本发明的精神或范围情况下,能够对本发明进行各种修改和变型。因此,本发明旨在涵盖落在所述权利要求及其等同物的范围内的对本发明的修改和变型。

[0111] 相关申请的交叉引用

[0112] 本申请要求于2013年8月30日提交的韩国专利申请第10-2013-0104185号的优先权,通过引用将该韩国专利申请并入本文,如同在本文中完全阐述一样。

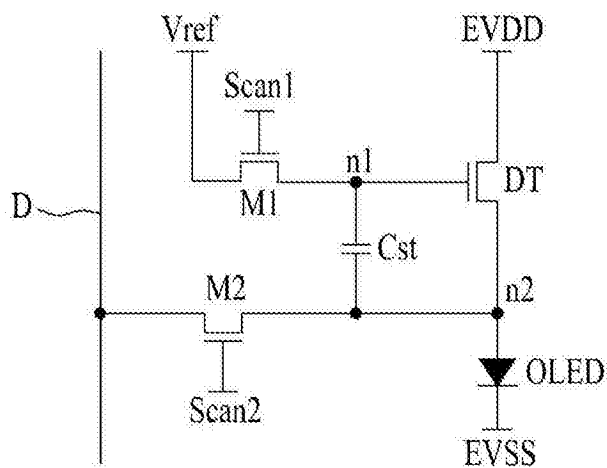


图1

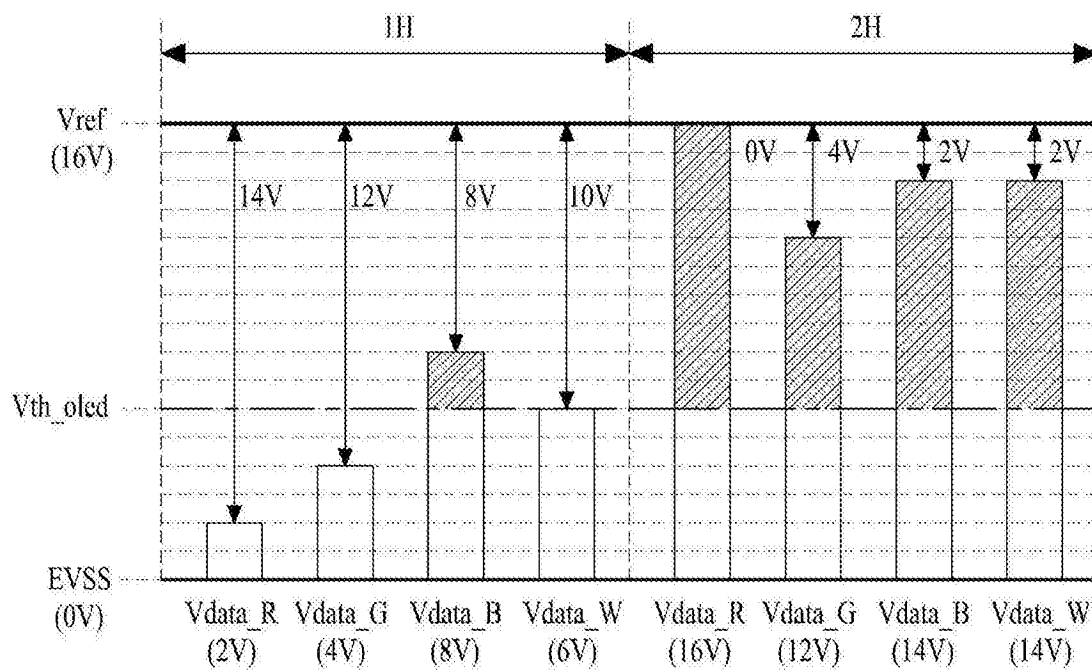


图2

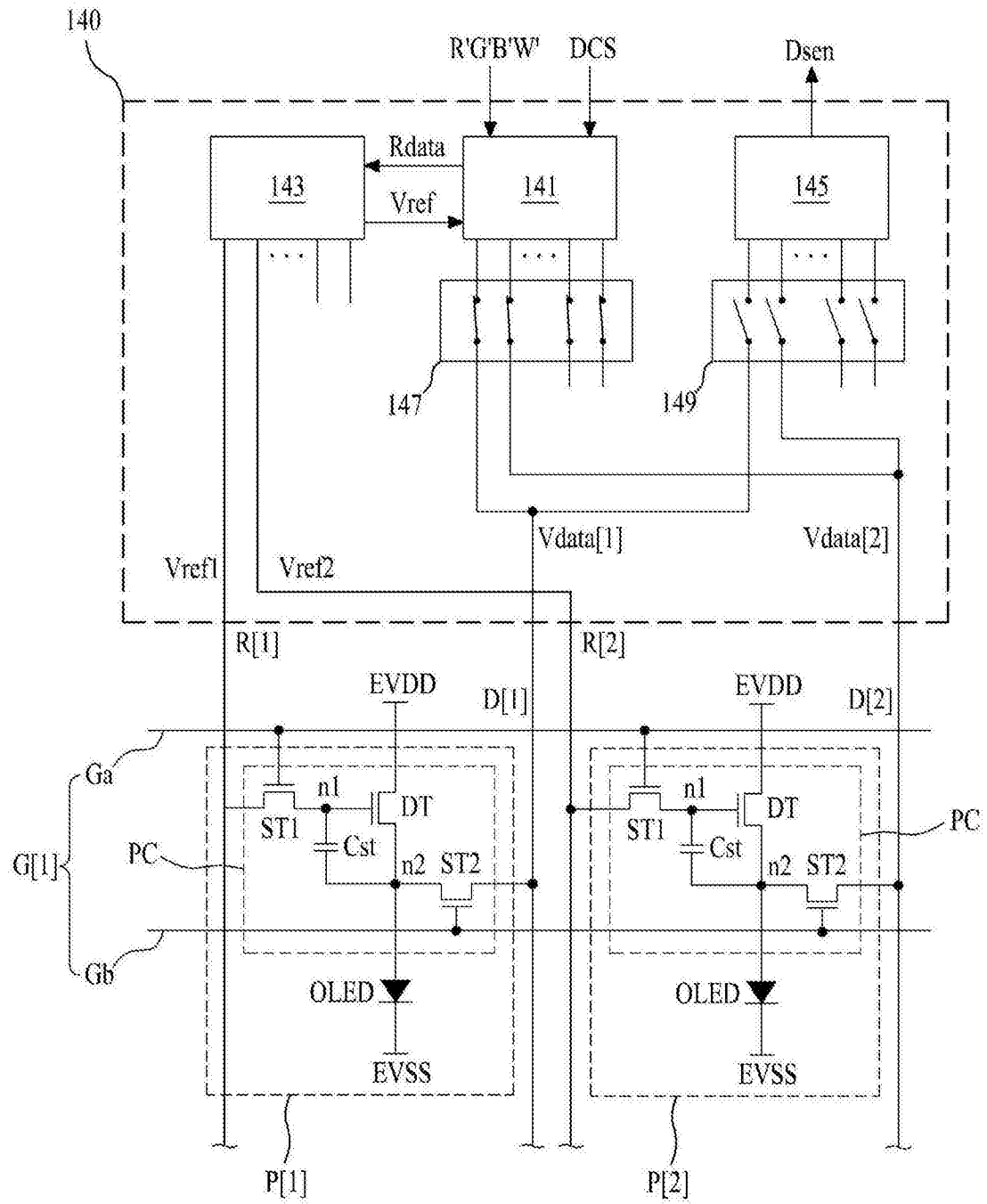


图5

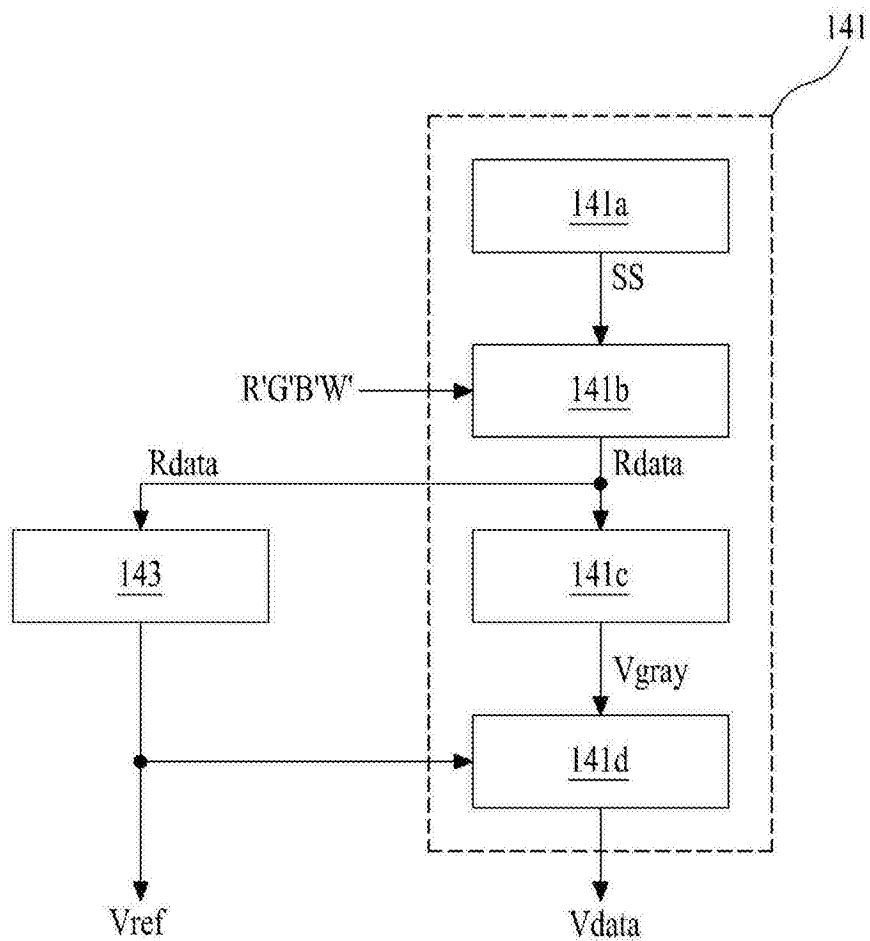


图6

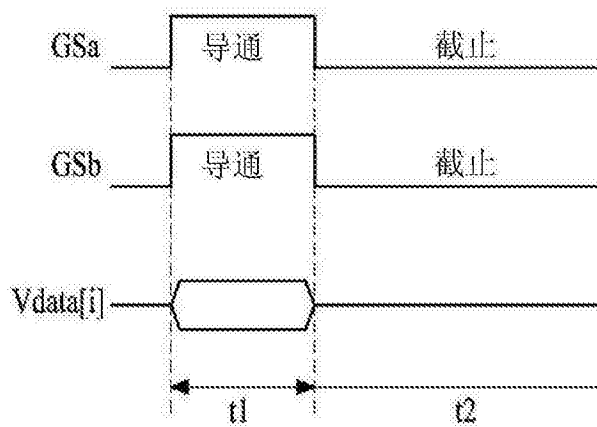


图7

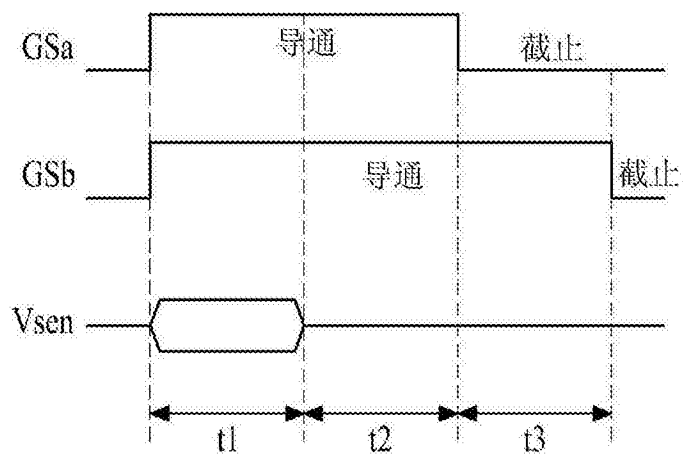


图8

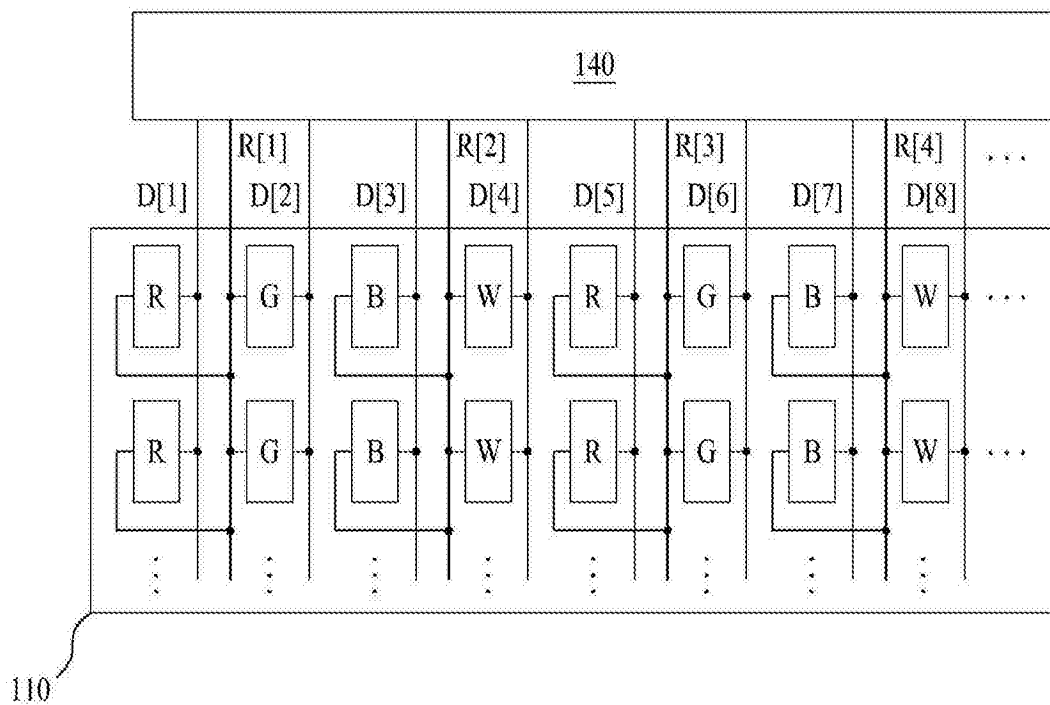


图9

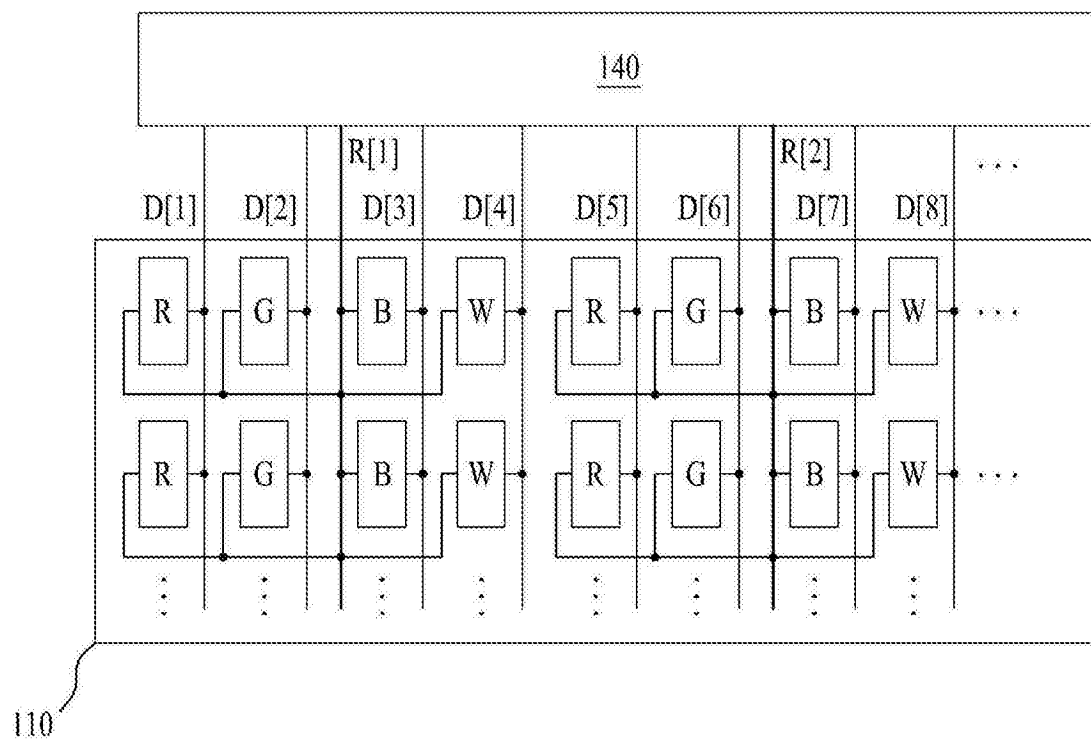


图10

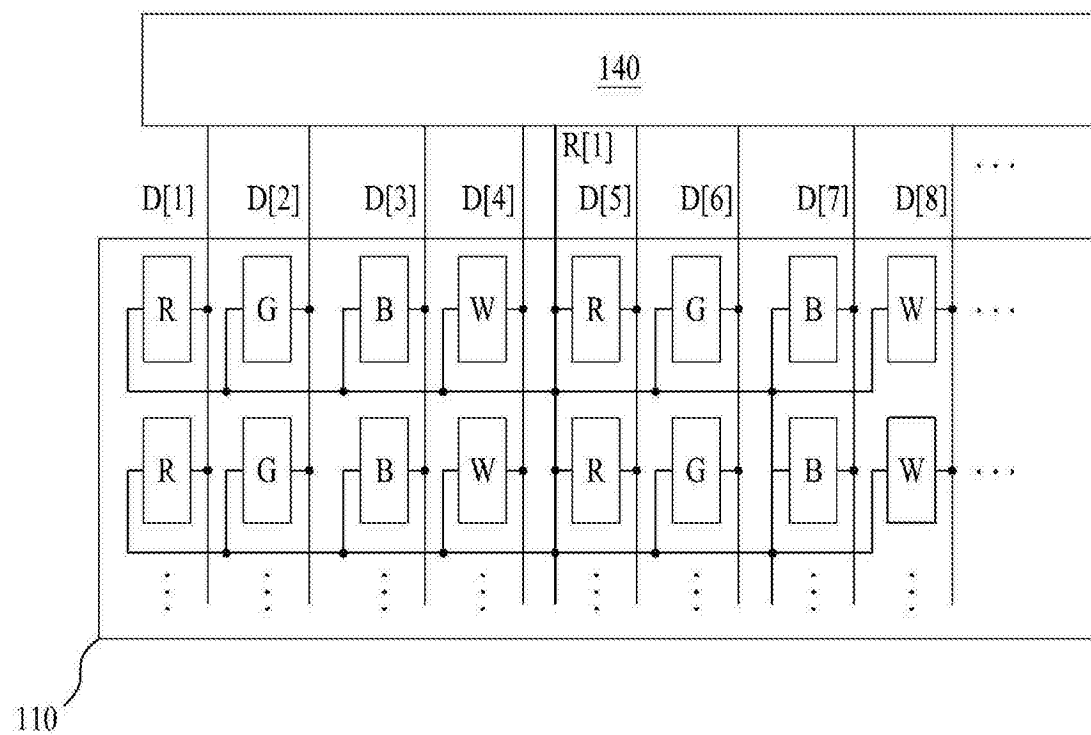


图11

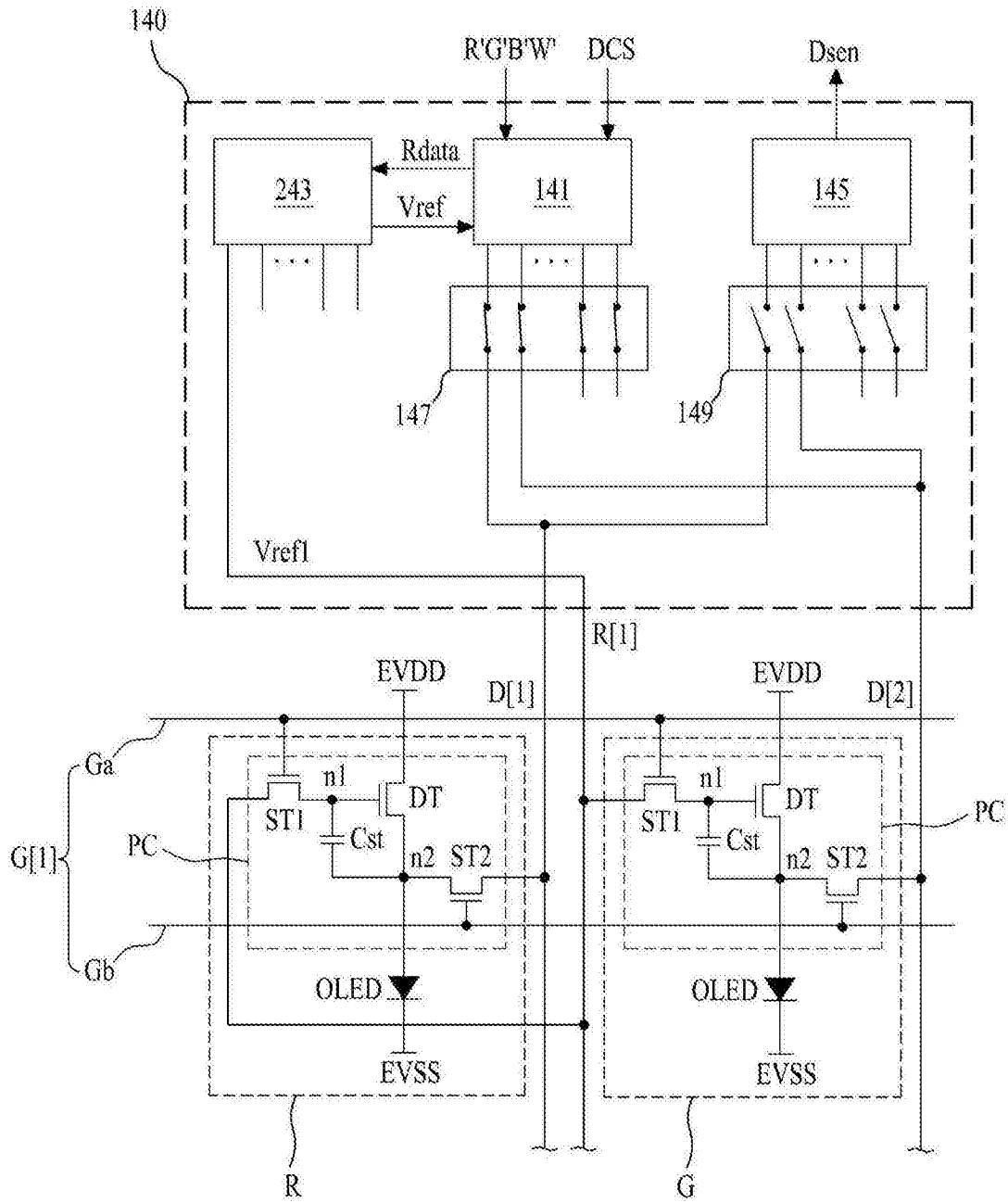


图12

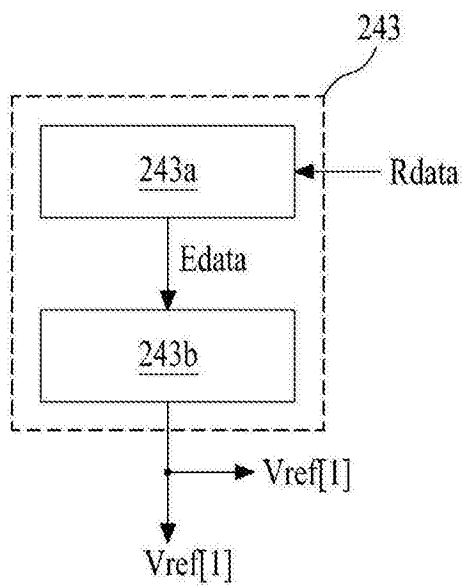


图13

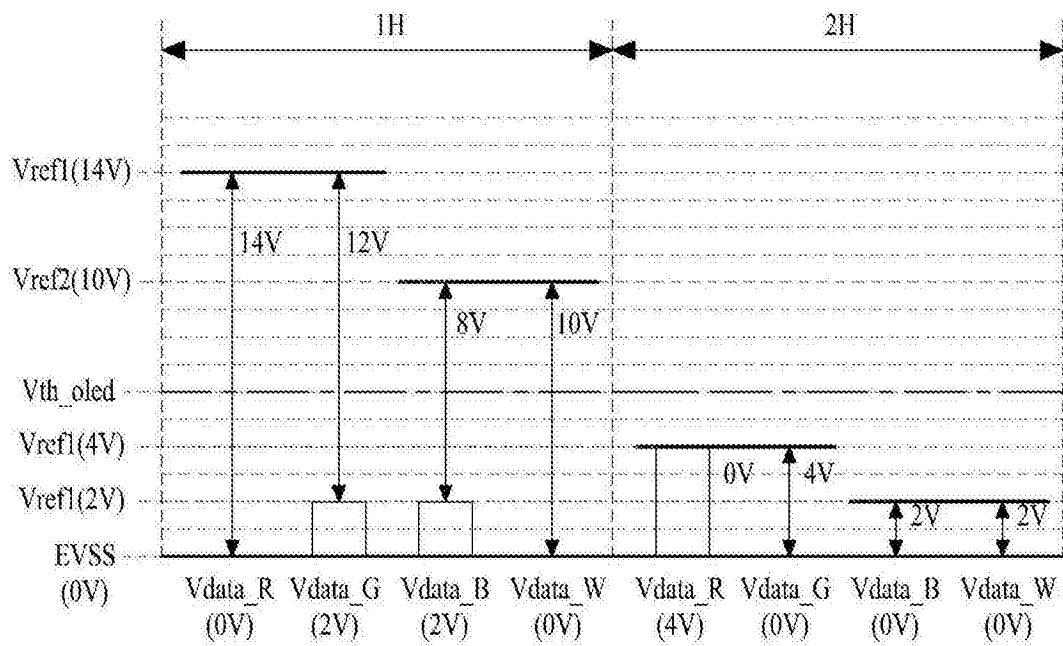


图14

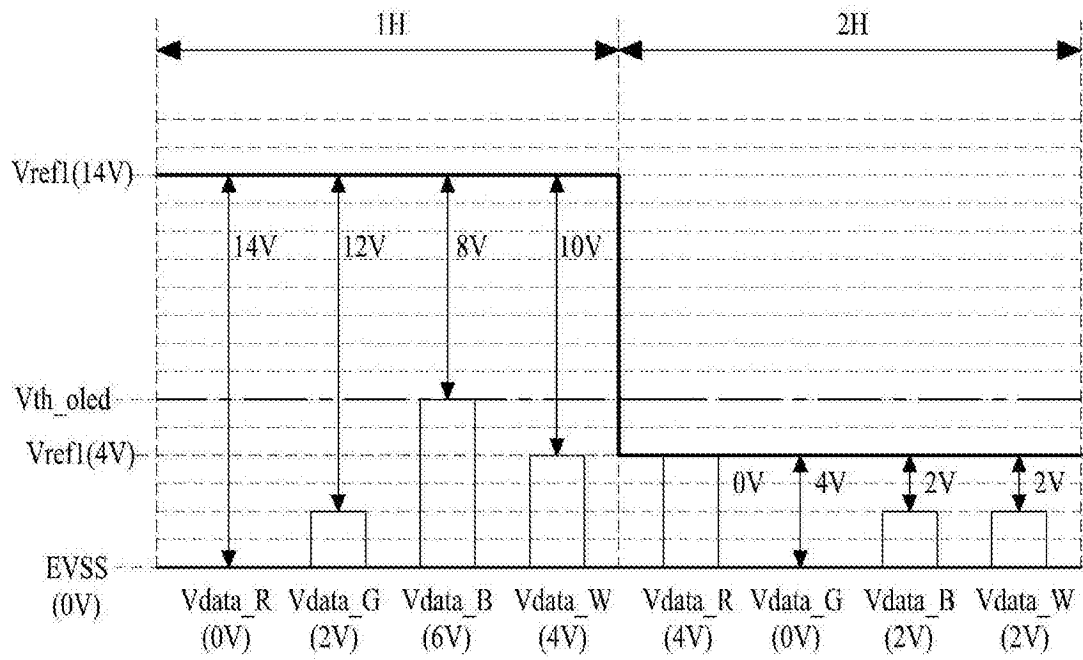


图15

专利名称(译)	有机发光显示设备		
公开(公告)号	CN104424886B	公开(公告)日	2017-04-19
申请号	CN201410280307.1	申请日	2014-06-20
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	乐金显示有限公司		
当前申请(专利权)人(译)	乐金显示有限公司		
[标]发明人	金凡植 金承泰		
发明人	金凡植 金承泰		
IPC分类号	G09G3/3208		
CPC分类号	G09G3/3233 G09G3/3291 G09G2300/0452 G09G2300/0842 G09G2320/0295 G09G2320/045		
代理人(译)	刘久亮		
审查员(译)	李佩佩		
优先权	1020130104185 2013-08-30 KR		
其他公开文献	CN104424886A		
外部链接	Espacenet SIPO		

摘要(译)

公开了一种有机发光显示设备。一个实施方式中的有机发光显示设备包括：多个像素，所述多个像素被配置为每一个像素均包括像素电路，该像素电路包括：有机发光器件，所述有机发光器件利用数据电流发光；以及驱动晶体管，所述驱动晶体管向所述有机发光器件提供所述数据电流，该数据电流是基于数据电压与基准电压之间的差值电压；多个数据线，所述多个数据线被配置为向所述多个像素分别提供多个所述数据电压；多个选通线，所述多个选通线被配置为向所述多个像素提供选通信号；以及多个基准线，所述多个基准线连接至所述像素中的至少一个像素，并且被配置为向所连接的像素提供所述基准电压。所述基准电压根据连接至相应基准线的像素的数据变化。

