



(12) 发明专利

(10) 授权公告号 CN 102426822 B

(45) 授权公告日 2016.06.29

(21) 申请号 201110434894.1

(22) 申请日 2005.06.28

(30) 优先权数据

2, 472, 671 2004.06.29 CA

(62) 分案原申请数据

200580022052.8 2005.06.28

(73) 专利权人 伊格尼斯创新有限公司

地址 加拿大安大略

(72) 发明人 A. 内森 R. 黄 S. 亚历山大

(74) 专利代理机构 北京市柳沈律师事务所

11105

代理人 丁艺 沙捷

(51) Int. Cl.

G09G 3/3233(2016.01)

G09G 3/3241(2016.01)

G09G 3/3283(2016.01)

G09G 3/3291(2016.01)

(56) 对比文件

US 2003/0020413 A1, 2003.01.30, 说明书摘要、第 0023-0036 段及图 1-8.

US 2003/0020413 A1, 2003.01.30, 说明书摘要、第 0023-0036 段及图 1-8.

CN 1363916 A, 2002.08.14, 全文.

CN 1405750 A, 2003.03.26, 全文.

CN 1469337 A, 2004.01.21, 全文.

CN 1448908 A, 2003.10.15, 全文.

JP 特开 2004-117820 A, 2004.04.15, 全文.

审查员 李佩佩

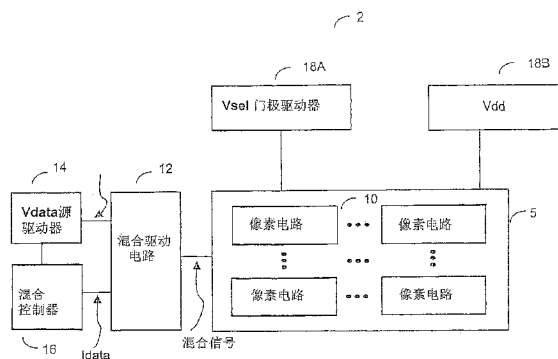
权利要求书1页 说明书10页 附图14页

(54) 发明名称

电流驱动主动矩阵有机发光二极管显示器的电压编程方案

(57) 摘要

提供了一种驱动 AMOLED 显示器的系统和方法。AMOLED 显示器包括多个像素电路。采用电压编程方案、电流编程方案或其组合来驱动显示。可获取阈值偏移信息和 / 或获得混合驱动电路必需的电压。可执行数据采样以获得电流 / 电压关系。可执行反馈操作以校正像素的亮度。



1. 一种用于驱动具有多个薄膜晶体管和有机发光二极管的像素电路的系统,所述多个薄膜晶体管包括驱动薄膜晶体管,所述系统包括:

数字编程电路,用于实现对所述像素电路实现电压编程方案;

混合驱动电路,用于将电压施加到所述像素电路并使得所述像素电路创建表示所述驱动薄膜晶体管的阈值电压或者阈值电压偏移的电压或电压转换率;电压采样和转换器,用于从所述像素电路采样创建的电压或电压转换率并将其转换成相应的数字数据;

数字电路,用于从所述数字数据中提取补偿值;

存储器,用于存储所述补偿值;

其中,所述数字编程电路根据所述存储的补偿值和限定所述有机发光二极管的亮度的视频数据信息对所述像素电路编程。

2. 如权利要求1所述的系统,其中所述多个薄膜晶体管包括驱动薄膜晶体管,所述系统还包括:

根据施加的电压提取所述驱动薄膜晶体管的阈值电压偏移的模块。

3. 如权利要求1或2所述的系统,其中所述多个薄膜晶体管包括驱动薄膜晶体管,所述系统还包括:

根据通过所述电压采样和转换器获得的采样电压提取所述驱动薄膜晶体管的阈值电压偏移的模块。

4. 如权利要求1或2所述的系统,其中所述多个薄膜晶体管的材料包括不定形硅,n型多晶硅或P型多晶硅,或有机薄膜晶体管。

5. 如权利要求1或2所述的系统,其中所述有机发光二极管包括常规叠层NIP或反相叠层PIN有机发光二极管,且可位于一个或多个驱动薄膜晶体管的源极或漏极中。

6. 如权利要求1或2所述的系统,其中所述有机发光二极管材料包括荧光材料或磷光材料。

7. 如权利要求1或2所述的系统,其中所述有机发光二极管材料包括聚合体材料。

8. 如权利要求1或2所述的系统,其中所述有机发光二极管材料包括树枝状高分子材料。

9. 一种驱动具有多个薄膜晶体管和有机发光二极管的像素电路的方法,所述多个薄膜晶体管包括驱动薄膜晶体管,所述方法包括:

将电压施加到所述像素电路的数据节点并使得所述像素电路创建表示所述驱动薄膜晶体管的阈值电压或者阈值电压偏移的电压或电压转换率;

从所述像素电路的数据节点采样并且将创建的电压或电压转换率转换成相应的数字数据;

根据所述数字数据创建补偿值并且将所述补偿值存储在存储装置中;并且

根据所述存储的补偿值和限定所述有机发光二极管的亮度的视频数据信息对所述像素电路进行电压编程。

电流驱动主动矩阵有机发光二极管显示器的电压编程方案

[0001] 本申请是2005年6月28日提交的中国专利申请号为200580022052.8(国际申请号为PCT/CA2005/001007)的题为“用于电流驱动AMOLED显示器的电压编程方案”的国际申请的分案。

技术领域

[0002] 本发明涉及显示技术,并且更具体地涉及驱动像素电路技术。

背景技术

[0003] 在本技术领域中公知主动矩阵有机发光二极管(AMOLED)显示器。AMOLED显示器已经越来越多用于广泛范围工具中的平面面板。

[0004] AMOLED显示器分为电压编程显示器或电流编程显示器。电压编程显示器由电压编程方案驱动,其中数据作为电压被应用于显示器。电流编程显示器由电流编程方案驱动,其中数据作为电流应用于显示器。

[0005] 电流编程方案的优点为其可促进像素设计,其中在时间上像素的亮度比电压编程保持恒定。然而,电流编程需要更长时间对与列相关的电容充电。

[0006] 因此,需要提供保证高速和高质量的驱动电流驱动AMOLED显示器的新技术。

发明内容

[0007] 本发明涉及AMOLED显示器中的驱动像素电路的系统和方法。

[0008] 本发明的系统和方法使用用于电流驱动AMOLED显示器的电压编程方案。

[0009] 根据本发明的一个方面,提供驱动包括多个像素电路的显示器的系统,每一个像素电路具有多个薄膜晶体管(TFT)和有机发光二极管(OLED),其包括:生成电压以编程像素电路的电压驱动器;生成电流以编程像素电路的可编程电流源;和可选择地连接电压驱动器或电流源到一个或多个像素电路的切换网络。

[0010] 根据本发明的又一个方面,提供驱动具有多个薄膜晶体管(TFT)和有机发光二极管(OLED)的像素电路的系统,其包括:预充电和放电像素电路的数据节点以从数据节点获得TFT的阈值电压信息的预充电控制器;和根据获得的阈值电压信息和显示在像素电路上的视频数据信息编程像素电路的混合驱动电路。

[0011] 根据本发明的又一方面,提供驱动具有多个薄膜晶体管(TFT)和有机发光二极管(OLED)的像素电路的系统,其包括:从像素电路的数据节点采样编程像素电路需要的电压的采样器;和根据采样电压和显示在像素电路上的视频数据信息编程像素电路的编程电路。

[0012] 根据本发明的又一方面,提供驱动具有多个薄膜晶体管(TFT)和有机发光二极管(OLED)的像素电路的方法,其包括以下步骤:选择像素电路并预充电像素电路的数据节点;允许经预充电的数据节点放电;通过放电步骤提取TFT的阈值电压;和编程像素电路,包括根据提取的阈值电压补偿编程数据。

[0013] 本发明的发明内容部分并非说明了本发明的所有特征。

附图说明

- [0014] 本发明的这些和其它特性可参考附图从以下说明变得明确,其中:
- [0015] 图1为显示出根据本发明的一个实施例的驱动AMOLED显示器的系统的框图;
- [0016] 图2为显示出图1的像素电路的一个实例的示意图;
- [0017] 图3为显示出应用于图1的混合驱动电路的一个实例的示意图;
- [0018] 图4为显示出图3的混合驱动电路的操作的示例性流程图;
- [0019] 图5为显示出图3的混合驱动电路的操作的示例性时序图;
- [0020] 图6为显示出应用于图1的混合驱动电路的又一个实例的示意图;
- [0021] 图7为显示出图6的混合驱动电路的操作的示例性流程图;
- [0022] 图8为显示出应用于图1的混合驱动电路的又一个实例的示意图;
- [0023] 图9为显示出图8的混合驱动电路的操作的示例性流程图;
- [0024] 图10为显示出图8的混合驱动电路的操作的示例性时序图;
- [0025] 图11为显示出图1的像素电路的又一个实例的示意图;
- [0026] 图12为显示出根据本发明的又一实施例的驱动AMOLED显示器的系统的框图;
- [0027] 图13为显示出图12的系统的操作的示例性流程图;
- [0028] 图14为显示出图12的系统的操作的示例性流程图;
- [0029] 图15为显示出图12的系统的操作的示例性时序图;
- [0030] 图16为图12的系统的隐藏刷新操作的示例性流程图;
- [0031] 图17为显示出电流/电压校正曲线的一个样本的一个实例的示意图;
- [0032] 图18为显示出图17的电流/电压校正曲线和新测量数据点的一个实例的示意图;
- [0033] 图19为显示出根据图18的测量点的新电流/电压校正曲线的一个实例的示意图;
- [0034] 图20为显示出实现组合的电流和电压编程方案的编程电路的又一实例的框图;
- [0035] 图21为显示出根据本发明的又一个实施例的驱动AMOLED显示器的系统的框图;
- [0036] 图22为显示出图21的切换网络的一个实例的示意图;和
- [0037] 图23为显示出校正像素电路的电流/电压信息的系统的示意图。

具体实施方式

[0038] 本发明的实施例使用AMOLED显示器进行说明。以下说明的驱动方案适用于电流编程(驱动)像素电路和电压编程(驱动)像素电路。

[0039] 另外,以下说明的混合技术可被应用于任何现有的驱动方案,包括a)使用精密的数据时序、选择或驱动对像素的输入以获得增加的亮度一致性的任何驱动方案,b)使用电流或电压反馈的任何驱动方案,c)使用光反馈的任何驱动方案。

[0040] 像素电路的发光材料可为任何技术,具体来说可以是有机发光二极管(OLED)技术、并且更具体地,包括但不限于荧光、磷光、聚合体、和树枝状高分子材料。

[0041] 参考图1,显示出根据本发明的一个实施例的驱动AMOLED显示器5的系统2。AMOLED显示器5包括多个像素电路。在图1中,作为一个实例示出四个像素电路10。

[0042] 系统2包括混合驱动电路12、电压源驱动器14、混合编程控制器16、门驱动器18A和

电源18B。像素电路10由门驱动器18A(VseI)选择,并且由使用节点Vdata的电压模式或使用节点Idata的电流模式编程。混合驱动电路12选择编程模式,并且通过混合信号将其连接到像素电路10。预充电信号(Vp)应用到像素电路10以从像素电路10获取阈值Vt信息(或Vt偏移信息)。如果使用预充电技术,混合驱动电路12控制预充电。根据操作情况,可在混合驱动电路12中生成预充电信号(Vp)。电源18B(Vdd)提供为显示器5通电和监视显示器5的功率损耗需要的电流。

[0043] 混合控制器16控制组成整个混合编程电路的单个组件。混合控制器16处理时序并且控制需要的功能发生的顺序。混合控制器16可生成数据Idata并且提供到混合驱动电路12。系统2可具有参考电流源,并且Idata可在混合控制器16控制下提供。

[0044] 混合驱动器12可实现为切换矩阵,或图3、6、8或20的混合驱动电路,或其组合。

[0045] 在此说明书中,Vdata指数据、数据信号、提供数据或数据信号Vdata的数据线或节点、或数据线或节点上的电压。类似地,Idata指数据、数据信号、提供数据或数据信号Idata的数据线或节点、或数据线或节点上的电流。Vp指预充电信号、预充电脉冲、预充电/放电的预充电电压、提供预充电信号、预充电脉冲或预充电Vp的线或节点。VseI指选择像素电路的脉冲或信号或提供脉冲或信号Vs的线或节点。术语“混合信号”、“混合信号节点”和“混合信号线”可交换使用。

[0046] 像素电路10包括多个TFT,和有机发光二极管(OLED)。TFT可为n型TFT或p型TFT。TFT为例如,但不限于基于无定形硅(a-Si:H)TFT、基于多晶硅TFT、基于晶体硅TFT、或基于有机半导体TFT。OLED可为常规(P-I-N)叠层或反向(N-I-P)叠层。OLED可位于一个或多个驱动TFT的源极或漏极(drain)中。

[0047] 图2显示出图1的像素电路10的一个实例。图2的像素电路包括四个薄膜晶体管(TFT)20-26、电容Cs 28和有机发光二极管(OLED)30。TFT(Tdrive)26为连接到OLED 30和电容Cs 28的驱动TFT。图2的像素电路由选择线VseI选择,并且由数据线DL编程。数据线DL由从图1的混合驱动电路12输出的混合信号控制。

[0048] 在图2中,显示出四个TFT。然而,图1的像素电路10可包括少于四个TFT或多于四个TFT。

[0049] 在此说明中,可交换地使用术语“数据线DL”和“数据节点DL”。

[0050] 参考图1-2,数据节点DL被预充电和放电以获得驱动TFT(例如,图2的Tdrive 26)的阈值Vt或阈值Vt偏移。在此说明中,可交换地使用Vt偏移、Vt偏移信息、Vt和Vt信息。像素电路10随后由源驱动器14使用电压编程进行编程。使用获得的Vt偏移信息以补偿像素电路10的退化,因此保持显示器5的一致性亮度。

[0051] 对于图2显示的像素电路应用VseI到T120和T222而开始获取Vt的处理。此操作使T324的漏极和门极为相同电压。这允许首先应用预充电电压Vp到数据线DL(随后允许放电)而提取T324的Vt。放电速率为Vt的函数。因此,通过测量放电的速率,可获得Vt。

[0052] 图3显示出混合驱动电路的一个实例,其可应用于图1的混合驱动电路12。图3的混合驱动电路12A执行电压编程方案。

[0053] 图3的混合驱动电路12A包括充电编程电容Cc 32。充电编程电容Cc 32设置在数据线Vdata和数据节点DL之间。预充电线Vp也连接到数据节点DL。

[0054] 混合驱动电路12A提供到具有四个TFT的像素电路10A(例如图2的像素电路)。然

而,像素电路10A可包括多于四个TFT或少于四个TFT。

[0055] 设置充电编程电容 C_{c32} 以利用一电压对像素电路10A进行编程,该电压等于TFT的阈值 V_t 和 V_{data} 总和乘以常数 K 。由电荷存储电容(例如,图2的 C_{s28})和充电编程电容 C_{c32} 形成的分压网络确定该常数。

[0056] 图4示出显示图3的混合驱动电路12A的操作的示例性流程图。在步骤S10,启用预充电模式。在步骤S12,选择像素电路并且开始预充电(V_p)。在步骤S14,启用 V_t 获取模式,在步骤S16,开始放电(V_p)。通过 C_{c32} 获得 V_t 信息。随后在步骤S18,启用写模式。

[0057] 图5示出显示图3的混合驱动电路12A的操作的示例性时序图。在附图中, V_{data0} 表示像素电路的数据节点(例如,图2的DL)的电压; I_{data0} 表示像素电路的数据节点(例如,图2的DL)的电流。

[0058] 利用脉冲 V_{seI} 选择要被编程的像素而开始编程过程。同时,预充电脉冲 V_p 应用到像素电路的数据输入(例如,图2的DL)。

[0059] 在 V_t 获取阶段,允许通过像素电路对数据线(DL)的电压进行放电,像素电路与高电位 V_{seI} 线电流镜像连接。数据线(DL)被放电到一定电压,并从该电压中提取驱动TFT的像素电路 V_t 。 V_{data} 的电压接地。

[0060] 在编程(写)阶段,应用计算的补偿电压到像素电路的数据输入线(DL)。编程程序以降低 V_{seI} 信号而结束。

[0061] 通过充电编程电容 C_{c32} 的模拟装置获得计算的补偿电压。然而,可使用任何其它模拟装置获得补偿电压。此外,可使用任何(外部)数字电路(例如,图7的50)获得计算的补偿电压。

[0062] 源驱动器(图1的14)为电容 C_{c32} 提供 V_{data} 。在 V_{data} 从接地值增加到需要的电压水平时, I_{data} 处的电压等于 $(V_t + V_{data}) * K$ 。

[0063] 图3的结构简单并且容易实现。

[0064] 图6显示出混合驱动电路的又一个实例,其适用于图1的混合驱动电路12。图6的混合驱动电路12B执行电压编程技术。

[0065] 混合驱动电路12B包括加法器40、采样和保持(S/H)电路42和切换元件44。S/H电路42采样 I_{data} 并且保持其一定时间段。加法器40接收 V_{data} 和S/H电路42的输出。切换元件44连接加法器40的输出到数据节点DL以响应编程控制信号46。

[0066] 混合驱动电路12B使用加法器40,而不是电荷耦合电容 C_{c32} ,以产生等于 V_t 和 V_{data} 的和的编程电压。由于混合驱动电路12B不使用电容,编程电压不受寄生电容影响,因而具有较少的充电馈通效果。由于混合驱动电路12B不使用电荷存储电容,因而编程电压不受电荷存储电容影响。由于混合驱动电路12B不使用充电编程电容,因而实现更快的 V_t 获取时间。去除充电编程电容消除了编程方案的充电依赖性(charge dependency)。因此编程电压不受系统的电荷存储电容和寄生电容间共享的电荷影响。这产生高效的编程电压。

[0067] 图7示出显示图6的混合驱动电路12B的操作的示例性流程图。在 V_t 获取模式过程中,在步骤S20采样 V_t ,在步骤S22产生新的数据。在启用写模式时,新数据被提供到像素电路以响应S24的编程控制信号(46)。注意,具有混合驱动电路12B的系统的操作不限于图7。可在步骤S18后产生新数据。可在步骤S18前启用控制信号46。

[0068] 在 V_t 获取周期中, V_{data} 接地,且数据节点DL处的电压通过预充电/放电操作(V_p)

等于TFT的 V_t 。数据节点DL的电压由S/H电路42采样并且保持。通过S/H电路42将 V_t 提供到加法器40。在Vdata从接地增加到需要的电压水平时,加法器40输出 V_t 和Vdata的和。开关44开启以响应编程控制信号46。数据节点DL处的电压达到 (V_t+V_{data}) 。显示具有混合驱动电路12B的系统2的操作的时序图与图5中的时序图相似。

[0069] 图8显示应用到图1的混合驱动电路12的混合驱动电路的又一个实例。图8的混合驱动电路12C执行电压编程方案。

[0070] 混合驱动电路13C为直接数字混合驱动电路。直接数字程序电路13C包括接收数字数据(Vdata)的微型计算机uC50、数模(D/A)转换器52、增加电流而不影响电压的电压跟随器54、和模数(A/D)转换器56。

[0071] 驱动TFT的阈值 V_t 可缓慢增加。因此,不需要每编程周期获得驱动TFT的阈值 V_t 。这对于编程周期的主要部分有效地隐藏了 V_t 获取。在直接数字混合驱动电路13C中,从像素电路10A获取的阈值 V_t 在A/D转换器56数字化,并且存储在包含在uC 50中的存储器中。定义像素的亮度的数字数据在uC 50中加到 V_t 上。结果电压随后在D/A 52转换回模拟值,其被编程到像素电路10A。设计此编程方法以补偿 V_t 获取的缓慢处理。

[0072] 图9显示出显示图8的混合驱动电路12C的操作的示例性流程图。在 V_t 获取模式下,在步骤S30采样并且记录 V_t 。在启用写模式时,根据记录的数据提供新的数据。注意,具有图8的混合驱动电路12C的系统的操作不限于图9。在写模式下,可使用已经记录的数据而不执行 V_t 获取。

[0073] 图10显示出图8的混合驱动电路12C的操作的示例性时序图。在 V_t 获取过程中,执行由A/D转换器56进行的采样。在下一个周期中,混合驱动电路13C可使用之前已获得且已记录在uC 50中的 V_t 。

[0074] 由A/D进行的数据节点DL上的输出转换可去除必须在每一编程周期获得 V_t 的需求。可每秒或更短时间获得一次像素电路10A的 V_t 。因此,可每帧周期仅为显示的一行获得 V_t 。这有效地增加了像素编程周期的时间量。需要 V_t 获取的频率较少保证了更快的编程时间。

[0075] 在以上说明中,利用图2说明图1的像素电路10。然而,像素电路10不限于图2中的像素电路。像素电路10可为图11中示出的像素电路(J.Kanichi,J.-H.Kim,J.Y.Nahm,Y.He and R.Hattori "Amorphous Silicon Thin-Film Transistor Based Active-Matrix Organic Light Emitting Display" Asia Display IDW 2001pp.315)。图11的像素电路包括四个TFT64-70、电容 C_{st72} 和OLED 74。TFT 78为连接到OLED 74和电容器 C_{st72} 的驱动TFT。图11的像素电路由Vselect1和Vselect2选择,且由Idata编程。获得的电压为跨过OLED 74和T368的电压的组合。此技术补偿了 V_t 和OLED 74两者的电压改变。图11的Idata与图2的数据节点DL相对应。

[0076] 图12显示出根据本发明的又一实施例的驱动AMOLED显示器的系统。图12的系统82包括具有校正表80的混合编程电路、执行电压编程方案的源驱动器14、和执行电流编程方案的参考电流源94。系统82使用电压编程方案和电流编程方案驱动具有多个像素电路的显示器。

[0077] 提供混合控制器98以控制每一个组件。在图12中,作为一个实例,混合控制器98放置在A/D转换器96和校正表80之间。混合控制器98类似于图1的混合控制器16。

[0078] 由系统82驱动的像素电路可为图1的像素电路10,也可以是电流编程像素电路或电压编程像素电路。由系统82驱动的像素电路可由图2或图11实现,然而,不限于图2和11的电路。

[0079] 混合编程电路包括根据校正表80校正来自数据源90的数据的校正计算模块92和A/D转换器96。由校正计算模块92校正的数据应用到源驱动器14。源驱动器14根据从校正计算模块92输出的校正数据生成Vdata。来自源驱动器14的Vdata和来自参考电流源94的Idata应用到混合驱动器12。

[0080] 数据源90例如可以是DVD,但不限于DVD。混合驱动器12可实现为切换矩阵、或图8、20的数字编程电路、或其组合。A/D转换器96可为图8的A/D转换器56。系统82可使用A/D转换器96(56)执行以上说明的Vt获取技术。

[0081] 校正表80为查询表。校正表80记录编程像素电路需要的电流和获得此电流必需的电压之间的关系。为整个显示器中的每一个像素建立校正表80。

[0082] 在此说明书中,编程像素电路所需的电流和获得此编程电流必需的电压之间的关系称为“电流/电压校正信息”、“电流/电压校正曲线”、或“电流/电压信息”、或“电流电压曲线”。

[0083] 在图12中,校正表80与校正计算模块92分开绘制。然而,校正表80可包括在校正计算模块92中。

[0084] 图12的系统的操作具有两种模式,即显示模式和校准模式。在显示模式中,从数据源90来的数据使用校正表80中的数据校正,并且被应用到源驱动器14。混合驱动器12未涉及该显示模式。在校准模式中,从参考电流源94来的电流应用到像素电路,并且从像素电路读取与电流相关的电压。电压由A/D转换器96转换到数字数据。校正表80根据数字数据更新为校正值。

[0085] 在显示模式过程中,执行电压编程方案。像素电路的数据线上的电压(例如,图2的DL)确定像素的亮度。编程像素电路需要的电压利用要显示的像素亮度(从进入的视频信息)结合存储在校正表80中的电流/电压校正信息来计算。校正表80上的信息与进入的视频信息相结合,以保证每一个像素保持长时间使用的恒定亮度。

[0086] 在显示器已经使用过固定时间段后,显示器进入校准模式。电流源94通过混合驱动器12连接到像素电路的数据输入节点(DL)。每个像素通过电流编程方案(其中,数据线上的电流水平确定像素的亮度)编程,并且从A/D转换器96读取实现此电流需要的电压。

[0087] 编程像素电流需要的电压由A/D转换器96在多个电流点采样。该多个点可以是可能的电流水平的子集(例如,8比特为256个可能水平、或6比特为64个水平)。电压测量的该子集用来构建由测量点内插的校正表80。

[0088] 校正模式可通过用户命令输入,或可与正常显示模式结合从而在显示刷新过程中执行校准。

[0089] 在一个实例中,一次可校准整个显示器。显示器可在较短的时间段内停止显示进入的视频信息,同时利用记录的电流和电压对每个像素编程。

[0090] 在又一实例中,可校准像素的一个子集,例如每固定数目帧一个像素。这对于用户实际上是透明的,且对于每一个像素仍要获得校正信息。

[0091] 在使用常规电压编程方案时,在开环配置中编程像素电路,其中,没有从像素电路

来的关于TFT的阈值电压偏移的反馈。在使用常规电流编程方案时,像素的亮度可在时间上保持恒定。然而,该电流编程方案较慢。因此,表查询技术结合了电流编程方案的技术和电压编程方案的技术。像素电路通过电流编程方案由电流编程。读取保持此电流的电压并且存储在查询表中。在下次特定水平的电流应用到像素电路时,不是由电流编程,而是根据查询表上的信息编程像素电路。因此,其获得电流编程方案固有的补偿,同时获得只有电压编程方案才可获得的快速编程时间。

[0092] 在以上说明书中,使用校正表(查询表)80以校正电流/电压校正信息。然而,图12的系统82可同时结合图3、6、8或20的混合驱动电路使用查询表校正 V_t 偏移和电流/电压校正信息。

[0093] 例如,由A/D转换器96(56)在许多不同电流点获得一些电压测量值。混合控制器98通过延伸电压-电流曲线到零电流点而提取 V_t 偏移信息。 V_t 偏移信息存储在被应用到进入的显示数据的表组(校正表80)中。

[0094] 图8或20的uC50可使用查询表以生成适当的电压并编程像素电路。

[0095] 图3的混合电路12A和图6的12B可集成进图12的系统。

[0096] 图13-14示出显示图12的系统的操作的示例性流程图。在步骤S40,参考图13,启用校准模式。在步骤S42,选择像素电路,并对选择的像素电路执行电流编程。在步骤S44,启用切换矩阵使能信号。随后改变对像素电路的校正。在步骤S46采样 V_t ,并且随后在步骤S48校正表被生成/校正。在步骤S50,参考图14,根据校正表校正视频数据。随后在步骤S52,根据校正数据产生新的Vdata。

[0097] 注意,可根据之前产生的校正表而不用执行校准模式来执行写模式。注意,图12的系统的操作不限于图13-14。

[0098] 图15示出显示 V_t 偏移获取和电流/电压校正的组合的示例性时序图。图15中的切换矩阵使能信号表示图12的混合驱动器12的控制信号。

[0099] 参考图12和15,在切换矩阵使能信号高时启用校准模式(即,电流编程方案)。在切换矩阵使能信号低时启用编程模式(即,电压编程方案)。然而,可在切换矩阵使能信号低时启用校准模式。在切换矩阵使能信号高时启用编程模式。

[0100] 在校准模式过程中执行A/D采样。在校准模式过程中,应用从参考电流源94来的电流到像素电路。可由A/D转换器56将数据输入节点的电压转换到数字电压。根据数字电压和与数字电压相关的电流,在查询表记录电流/电压校正信息。根据校正表80中的数据或从A/D转换器96的输出生成 V_t 偏移信息。

[0101] 图12的系统82可实现除了上述表查询技术外的刷新电流/电压校正信息的隐藏刷新技术。

[0102] 在隐藏刷新操作下,创建新的电流/电压校正信息而完全不被用户感知。此技术使用当前显示在屏幕上的信息(即,进入的视频数据)。通过从在显示器制造过程中已经执行的整个校准程序获得像素特性,获知显示器中的每个像素的电流/电压校正信息。在显示器使用过程中,电流/电压校正曲线由于 V_t 的改变会发生偏移。通过沿着电流/电压校正曲线测量单个点(它是作为视频图象的一部分的当前显示的数据),从该点外推出新电流/电压校正曲线使之与测量点配合。根据新电流/电压校正曲线,提取用于补偿 V_t 偏移的 V_t 偏移信息。

[0103] 图16显示出图12的系统的隐藏刷新操作的示例性流程图。首先,在显示器制造过程中执行的校准处理过程中产生电流/电压校正曲线(步骤S62)。图17显示出电流电压校正曲线样本的一个实例。

[0104] 参考图16,下一步骤是在显示器的使用过程中沿曲线测量一个点。此点可为沿曲线的任何点,使得用户当前在显示器上具有的任何数据可被用于校准(步骤S64)。图18显示出图17的电流电压校正和新测量数据点的一个实例。

[0105] 参考图16,最后一个步骤是移动电流/电压校正曲线以适合测量的电压电流关系的点(步骤S66)。图19示出根据图18的测量点的新电流电压校正曲线的一个实例。

[0106] 与图17-19相关的处理在图12的混合控制器98中执行。

[0107] 图12的系统82可执行组合的电流和电压编程方案。图20显示出执行组合的电流和电压编程方案的混合驱动电路的一个实例。图20的混合驱动电路可包括在图12的混合驱动器12中。

[0108] 在图20的混合驱动电路中,为像素电路的数据线DL提供数字混合驱动电路12C和电流源100。

[0109] 为增强电路补偿由于温度、阈值电压偏移、或其它因素引起的电流/电压校正曲线改变的功能,像素电路编程分为两个阶段。

[0110] 在写模式过程中,像素电路10A首先进行电压编程以将驱动TFT的门极电压设置到适当值,随后进行电流编程阶段。电流编程阶段随后可细调输出电流。图20的系统比电流编程快并且具有电流编程方案的补偿功能。

[0111] 在图20中,提供数字混合驱动电路12C。然而,可通过将图3的混合驱动电路12A或图6的12B与电流源100组合而执行组合的电流和电压编程方案。电流源100可为图12的参考电流源94。

[0112] 图1的系统2可执行上述隐藏刷新技术。图1的系统2可执行组合的电流和电压编程方案。图1的系统2可包括图20的混合驱动电路以执行组合的电流和电压编程方案。

[0113] 现详细说明直接数字编程方案的扩展。可使用电压编程列驱动器扩展直接数字编程方案(图6、8和20)以驱动OLED阵列(例如,4T OLED阵列),电压编程列驱动器例如是用于驱动主动式矩阵液晶显示器(AMLCD)、或电压编程主动式矩阵有机发光二极管(AMOLED)显示器的驱动器,或任何其它电压输出显示驱动器。

[0114] 图21示出根据本发明的又一个实施例驱动具有多个像素电路的AMOLED阵列的系统。图21的系统105包括电压列驱动器112、可编程电流源114、切换网络116、和A/D转换器118和行驱动器120。

[0115] 电压列驱动器112为电压编程列驱动器。每个电压列驱动器112和行驱动器120可为具有电压输出的任何驱动器,例如为AMLCD设计的驱动器。电压列驱动器112和可编程电流源114通过切换网络116连接到OLED阵列110。OLED阵列110形成AMOLED显示器,并且包括多个像素电路(例如图1的10)。像素电路可为电流编程像素电路或电压编程像素电路。

[0116] A/D转换器118是允许模拟信号(即,驱动显示器110的电流)作为数字信号读回的接口。与电流相关的数字信号可随后被处理和/或存储。A/D转换器118可为图8和20的A/D转换器56。列驱动器112可为图1和12的源驱动器14。

[0117] 图21的系统105执行如上所述的校准模式和显示模式。

[0118] 图22示出图21的切换网络116的一个实例。图22的切换网络116包括两个MOSFET开关122和124,其可使显示器(110)的列从连接到列驱动器(112)切换到电流源(114)和A/D转换器(118)的组合,反之亦然。移位寄存器126是控制MOS开关122和124操作的数字控制信号的源。反相器128使移位寄存器126的输出反相。因此,在开关122开启(关闭)时,开关124关闭(开启)。

[0119] 切换网络116可离开玻璃位于列驱动器(112)中或直接在使用TFT开关的玻璃上。

[0120] 参考图21-22,系统105仅使用一个电流源114。电压编程驱动器(例如,AMLCD驱动器、或任何其它电压输出驱动器)驱动剩余显示器110。切换矩阵(切换网络116)通过时分方法(time division method)允许像素阵列中的不同像素连接到单个电流源(114)。这允许单个电流源应用到整个显示器。这降低了驱动器电路的成本并加快像素电路的编程时间。

[0121] 系统105使用A/D转换器118以转换像素电路的数据节点(例如,图2的DL)的模拟输出到数字数据。由A/D转换器118进行的转换去除了每个编程周期都必须获得 V_t 的需要。可每隔几分钟获得一次像素电路的 V_t 。因此每个刷新周期其可获得面板的一列。

[0122] 对于所有列仅使用一个A/D118。每次帧刷新电路仅获得一个像素。例如,对于320乘240的面板,像素数为76,8000。对于30Hz的帧速率,从整个帧的所有像素获得 V_t 需要的时间为43分钟。如果 V_t 在一个小时内基本上不偏移,对一些应用来说这是可以接受的。

[0123] 寄生仅影响对电容放电而获得 V_t 的时间量。因为电路为电压编程,所以不受寄生影响。因为仅对于每帧时间一列获得 V_t ,其可以较长。例如,对具有30Hz的帧速率的320列的显示器,每帧时间为33mS。对于电压编程,可以在70uS中编程一个像素。对于320列,更新显示器的时间为22mS,仍然留有11mS完成充电/放电周期。

[0124] 系统105可执行查询表技术以补偿 V_t 偏移和/或校正如上所述的电流/电压信息。

[0125] 系统105可执行隐藏刷新技术以获得显示器110中的每个像素电路(10)的 V_t 偏移信息和电流/电压校正信息。使用此电流/电压校正信息以插入查询表(例如,图12的校正表80),该查询表随后用于补偿由时间引起的像素电路的退化。为减小成本,已经减少电流编程电路的数目使每个显示器仅有一个电流编程电路,而不是每列驱动器有一个。

[0126] 系统105可执行如上所述的组合的电流和电压编程技术。

[0127] 像素电路的电流/电压信息可通过使用图23中显示的系统进一步校正。图23显示校正像素电路的电流/电压信息的系统。在图23中,显示器130用2T或4T OLED阵列表示。然而,显示器130可包括多个像素电路,每个像素电路具有三个或更多于四个晶体管。显示器130可包括电压驱动像素电路或电流驱动像素电路。图23的系统适用于图1、12和22的系统2、82和105。

[0128] 如图23所示,提供开关132以断开OLED的共用电极。为OLED提供两个电极为公知的。一个连接到像素电路,另一个为连接到所有OLED的共用电极。注意,根据OLED的类型,共用电极可为Vdd或GND。开关132连接OLED的共用电极到使用高侧共用模式传感器的电流传感网络134(例如,TI的INA168)。电流传感网络134通过共用电极测量电流。

[0129] 在校准阶段中,每个像素单独点亮并且由传感网络134获得消耗的电流。获得的电流用于校正由图8或20的直接数字混合驱动电路插入的查询表(例如,图12的校正表80)。

[0130] 可获得暗显示电流以包括死像素和阵列的电流泄漏效果。在此过程中,所有像素关闭,并测量电流(即,暗显示电流)。

[0131] 根据本发明的实施例,解决了电流编程像素电路的主要问题,即编程时间较慢的问题。使用反馈以补偿像素电路的概念增强了显示器的一致性和稳定性,同时保持了电压编程驱动方案的快速编程能力。

[0132] 已经针对一个或多个实施例对本发明进行了说明。然而,显而易见的是,对于本技术领域的技术人员来说,可做出多种变更和更改,而不偏离权利要求书中限定的本发明的范围。

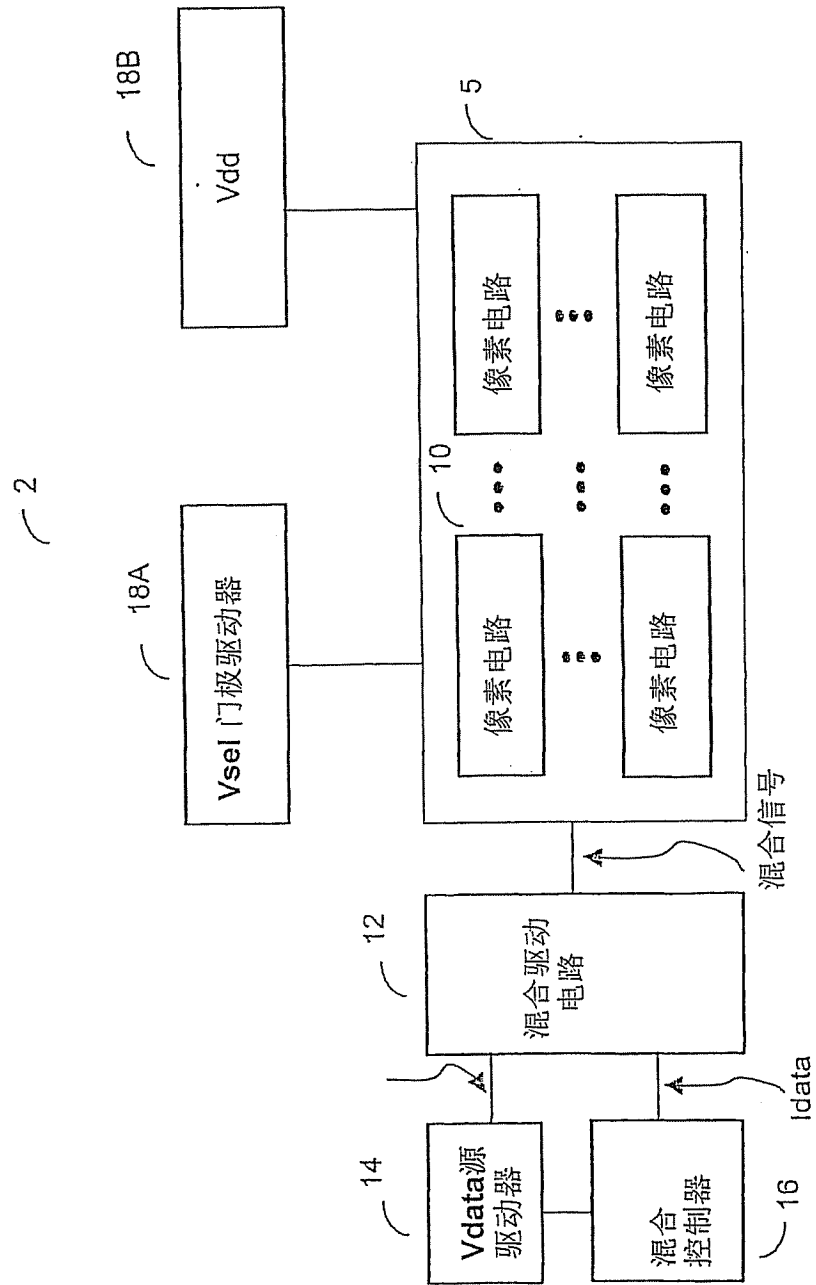


图1

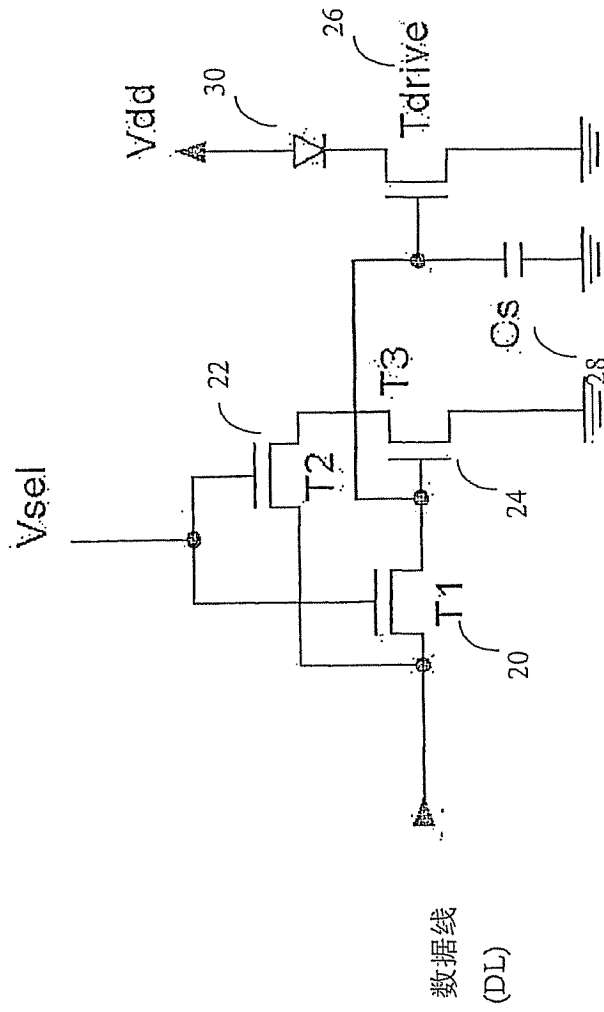


图2

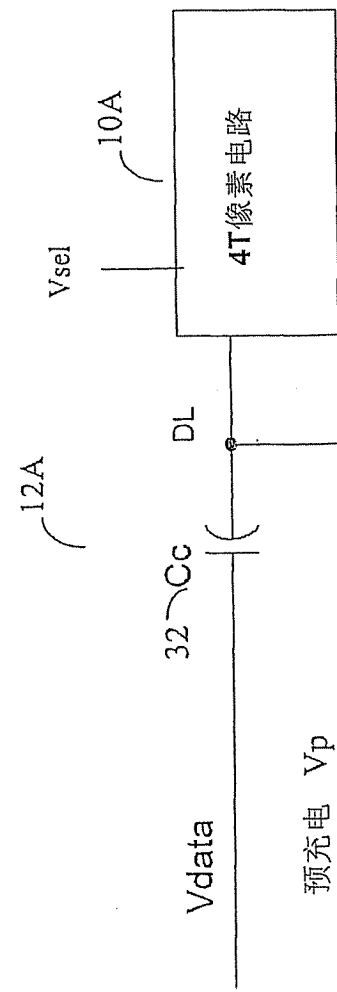


图3

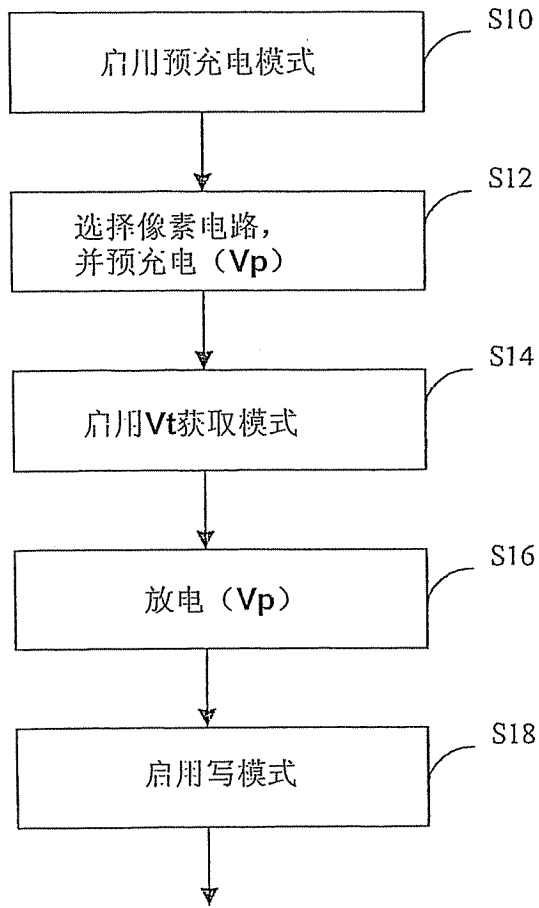


图4

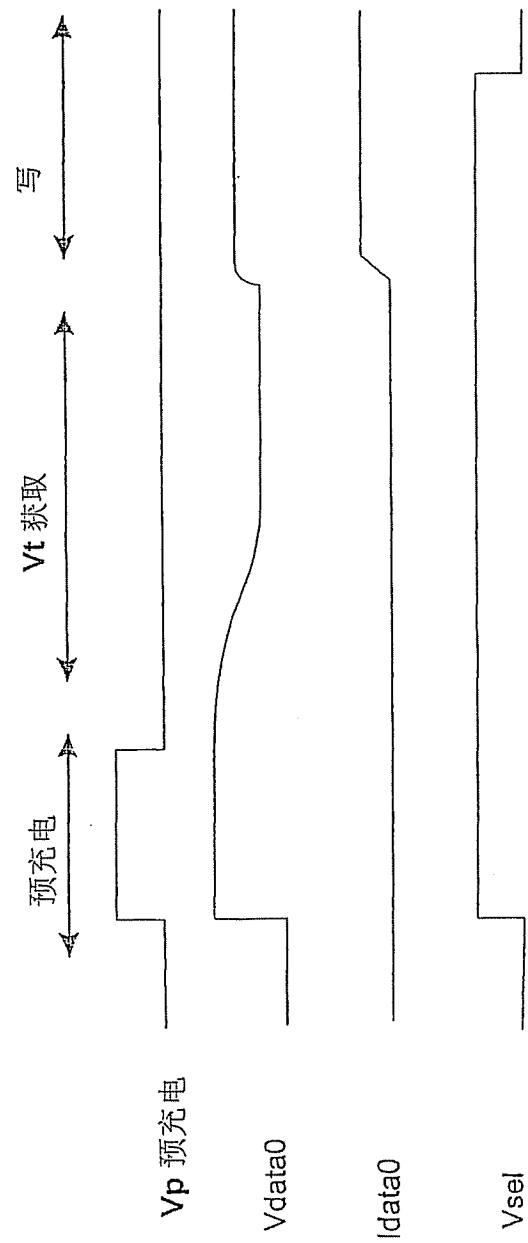


图5

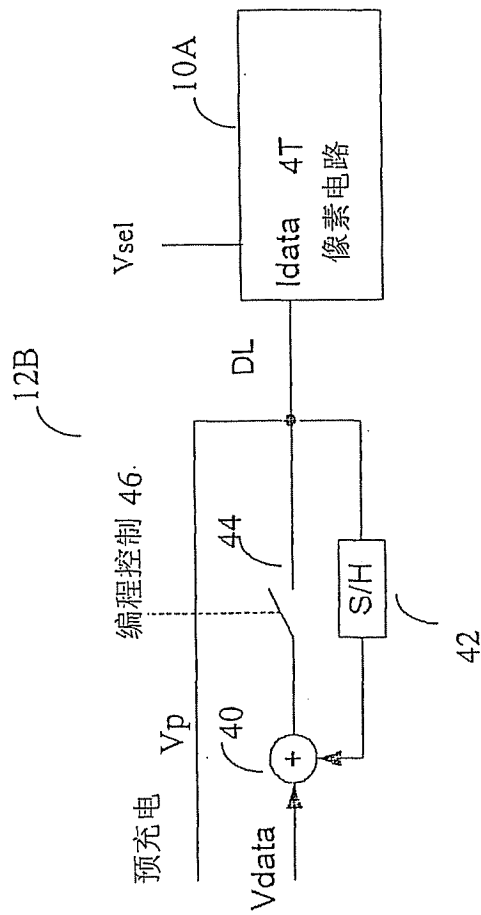


图6

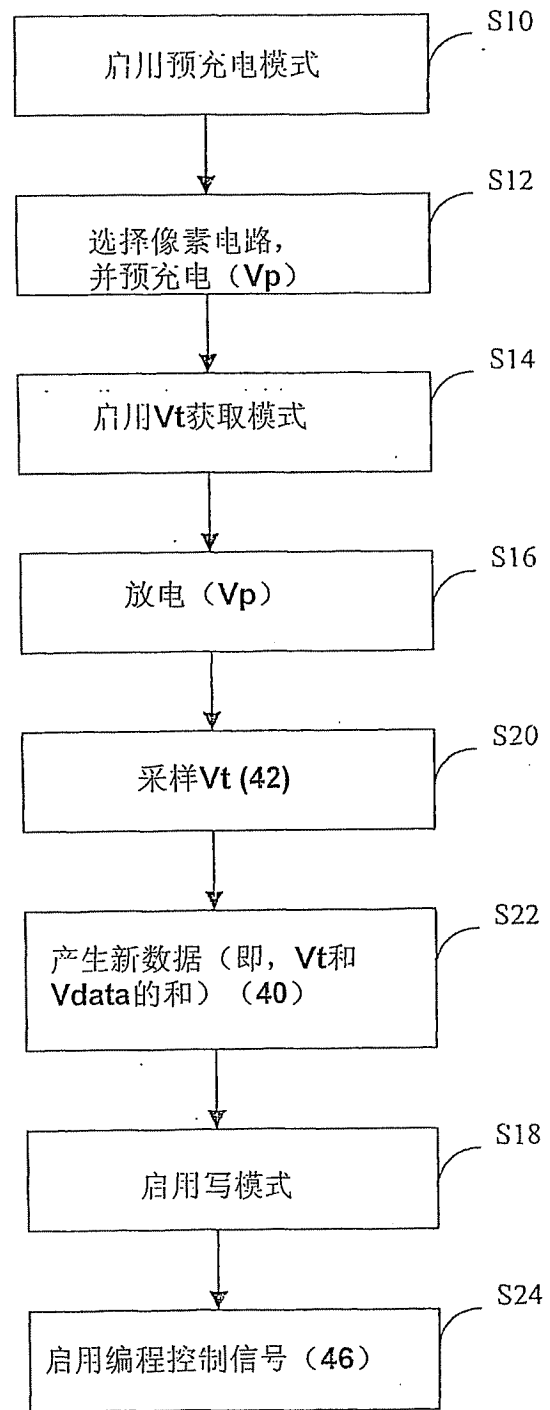


图7

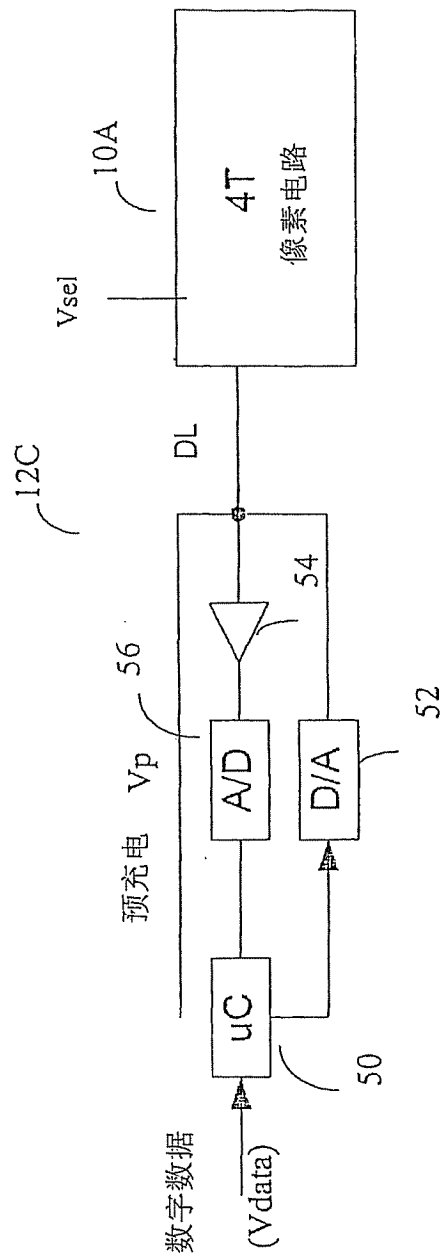


图8

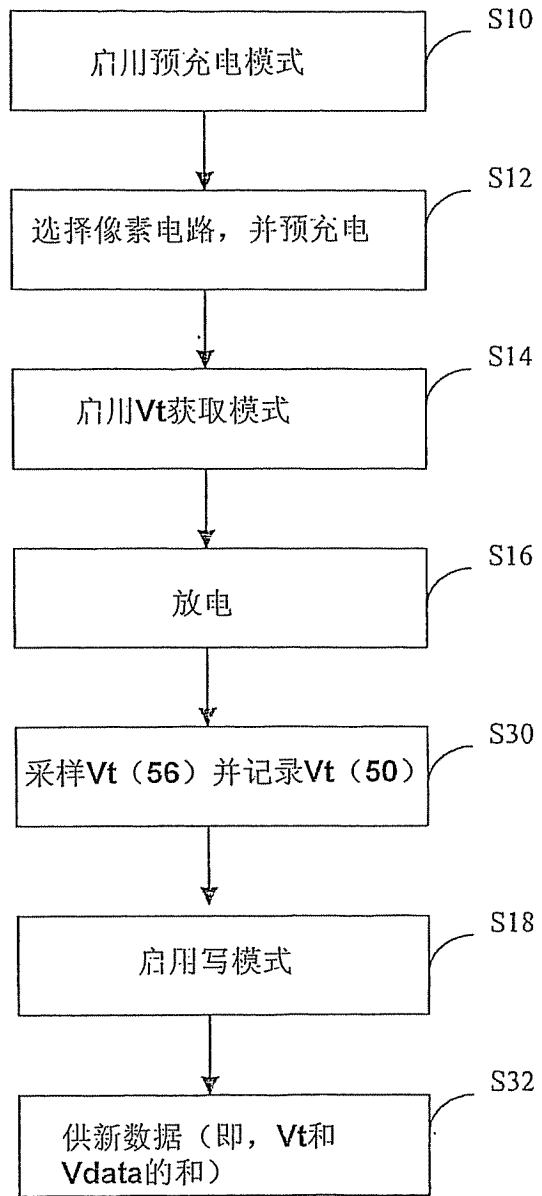


图9

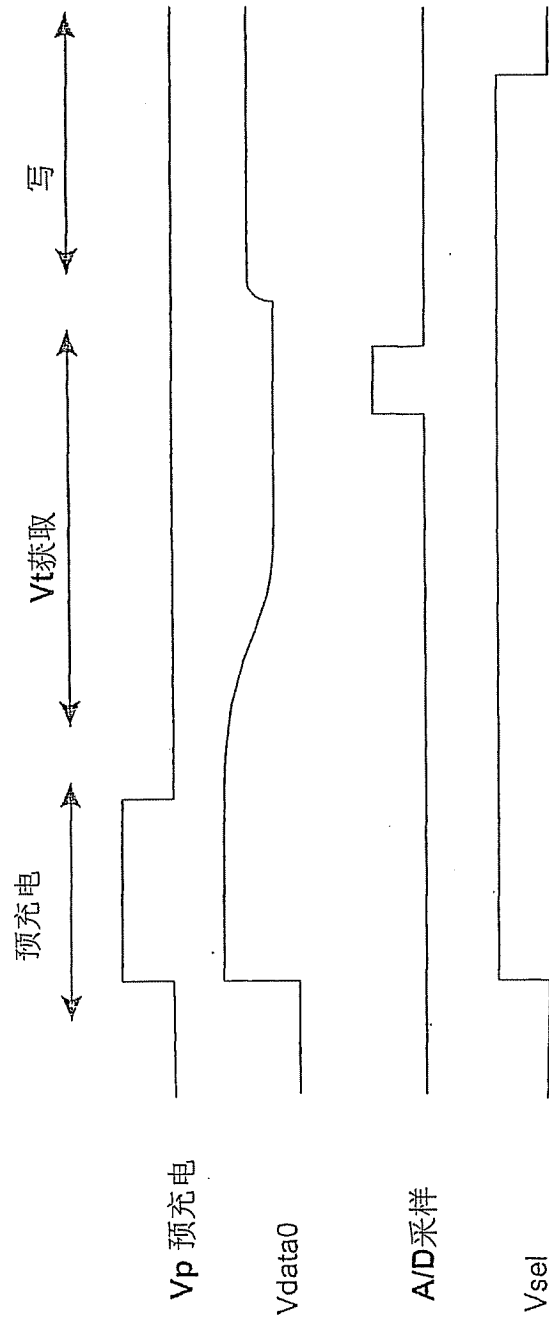


图10

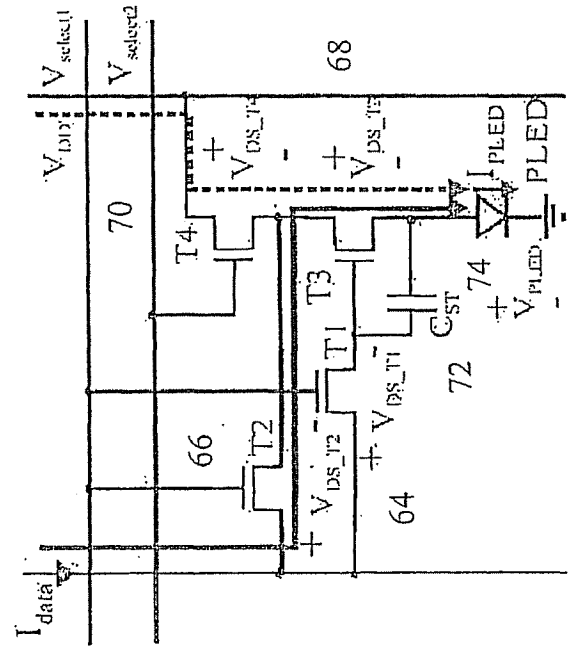


图11

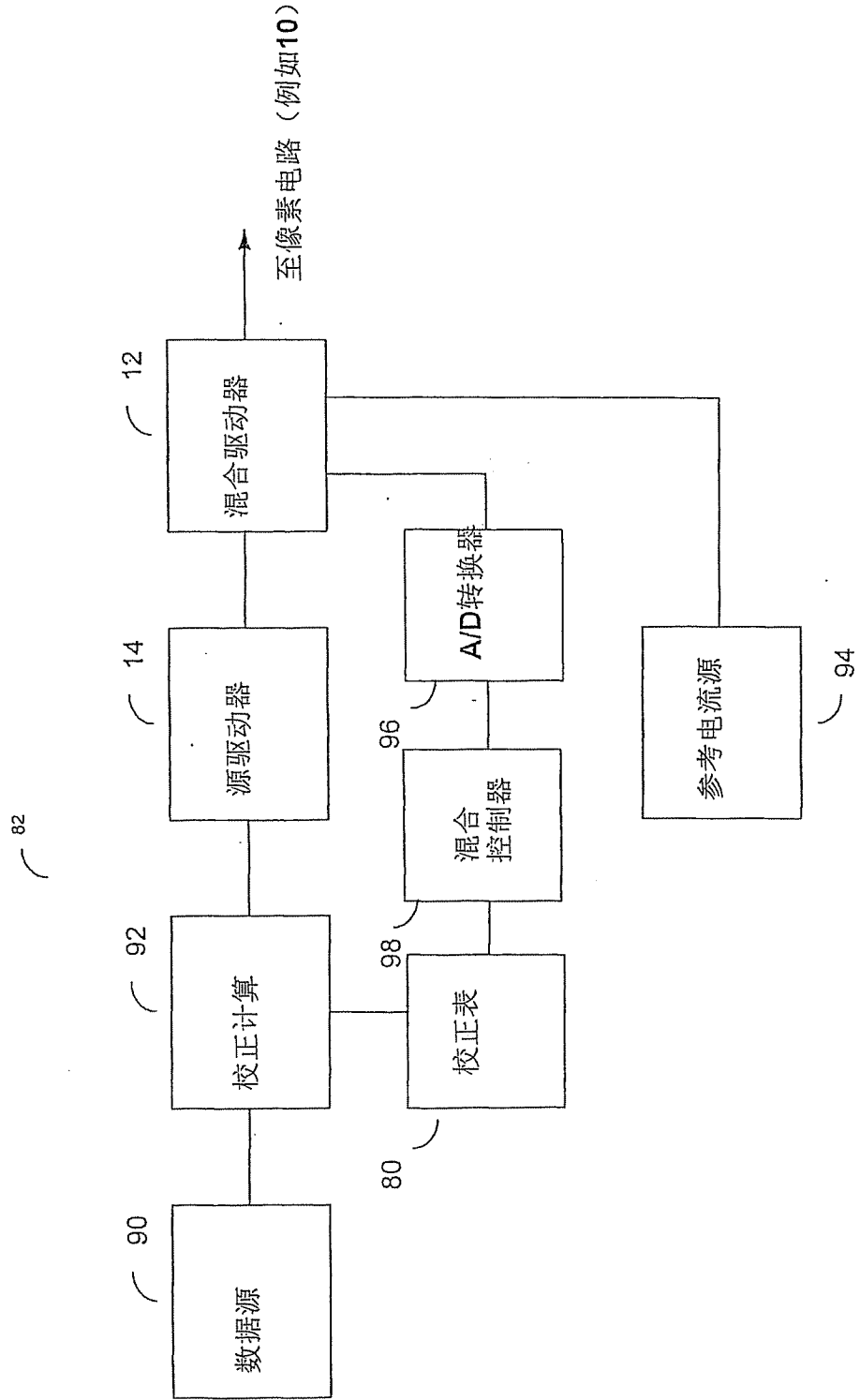


图12

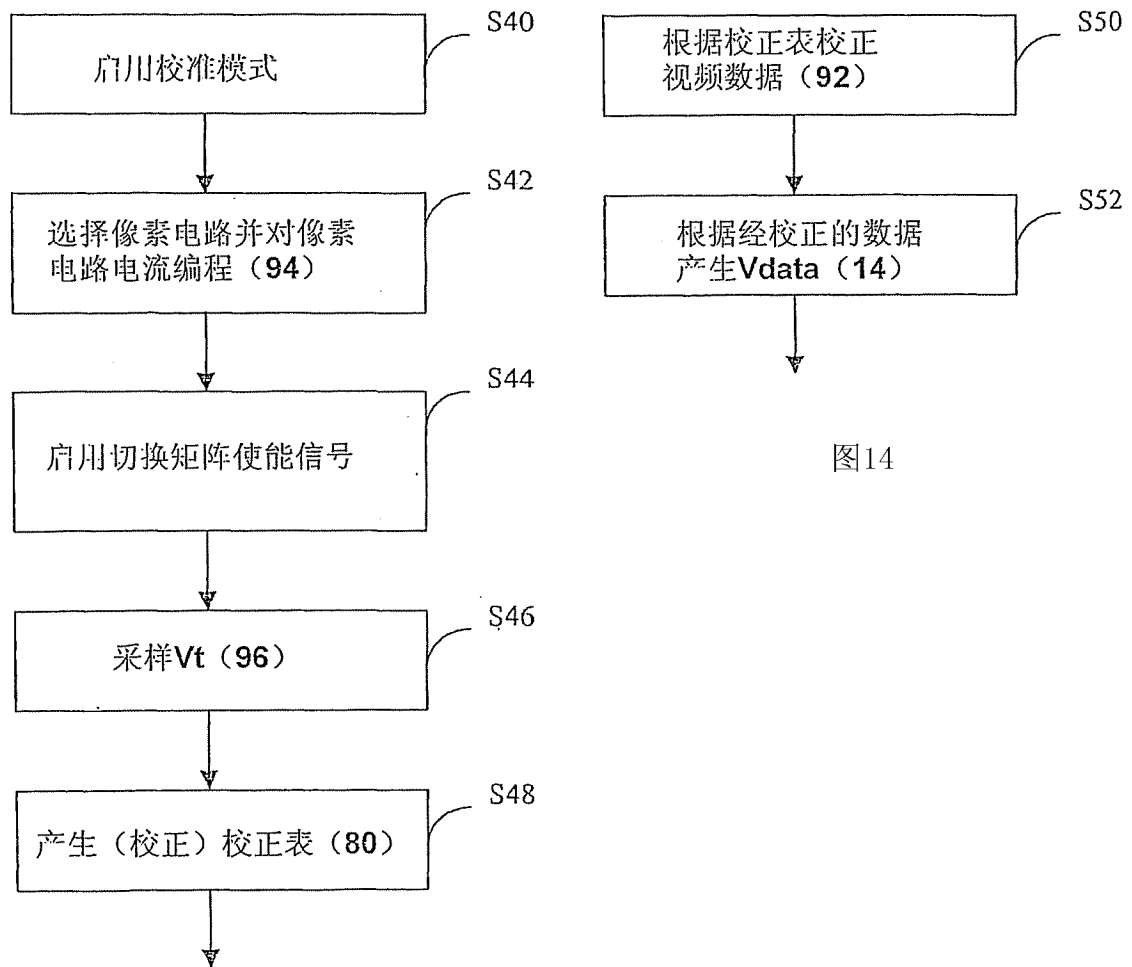


图13

图14

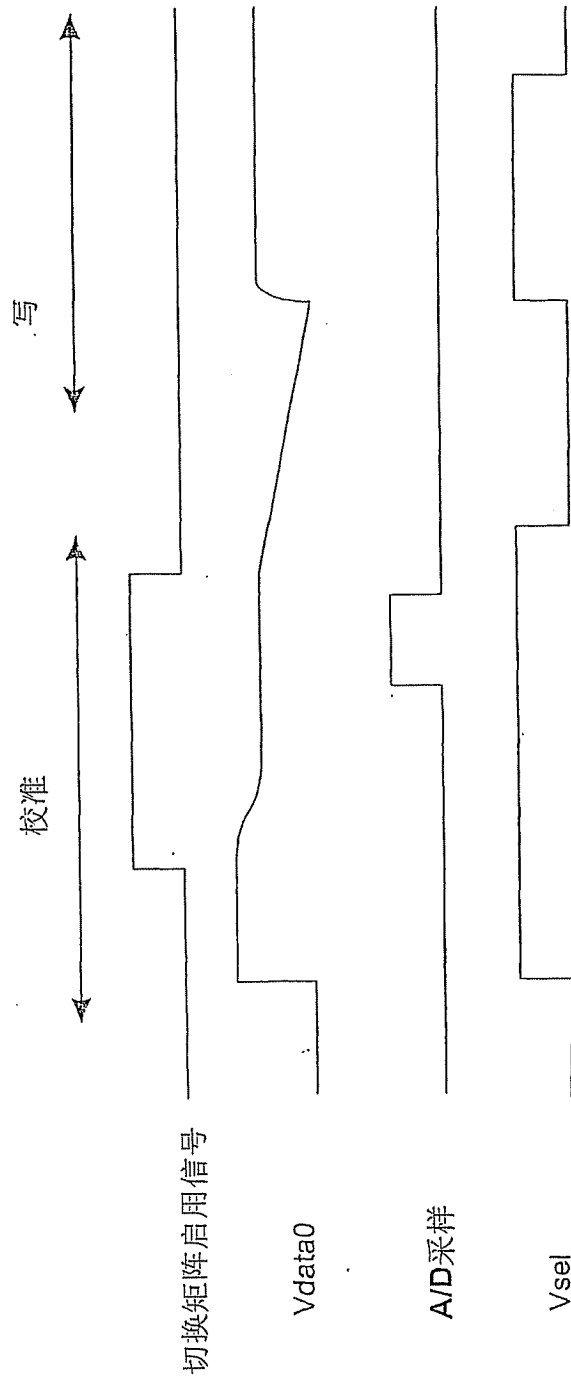


图15

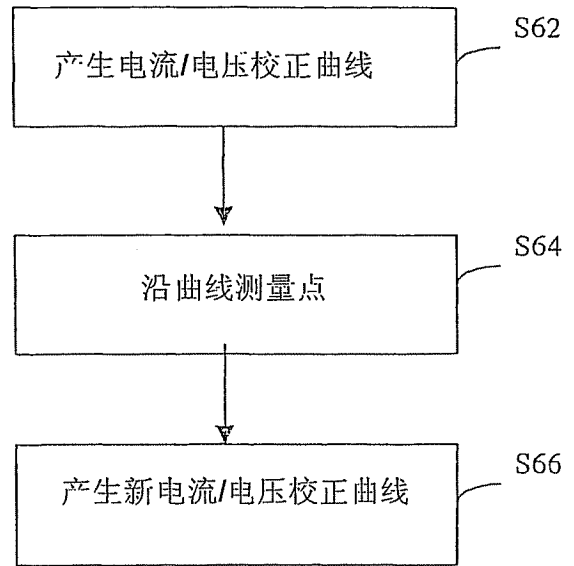


图16

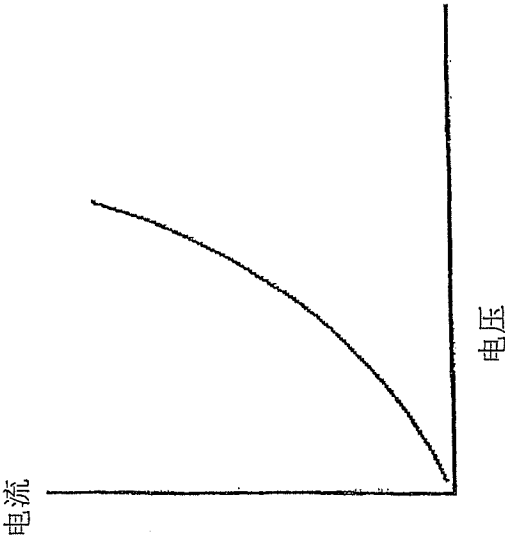


图17

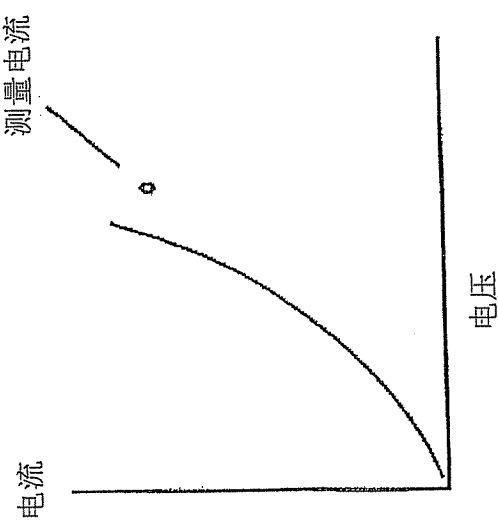


图18

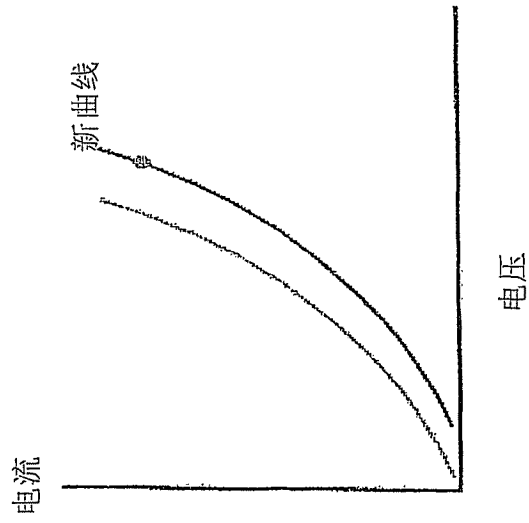


图19

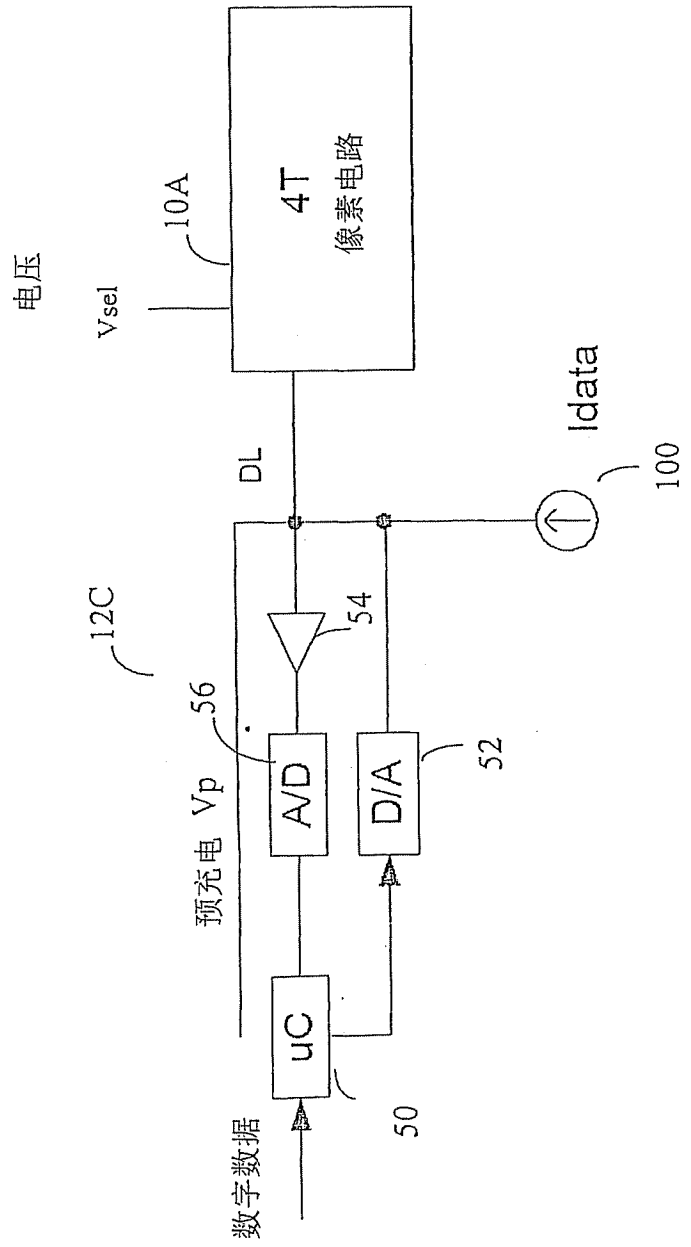


图20

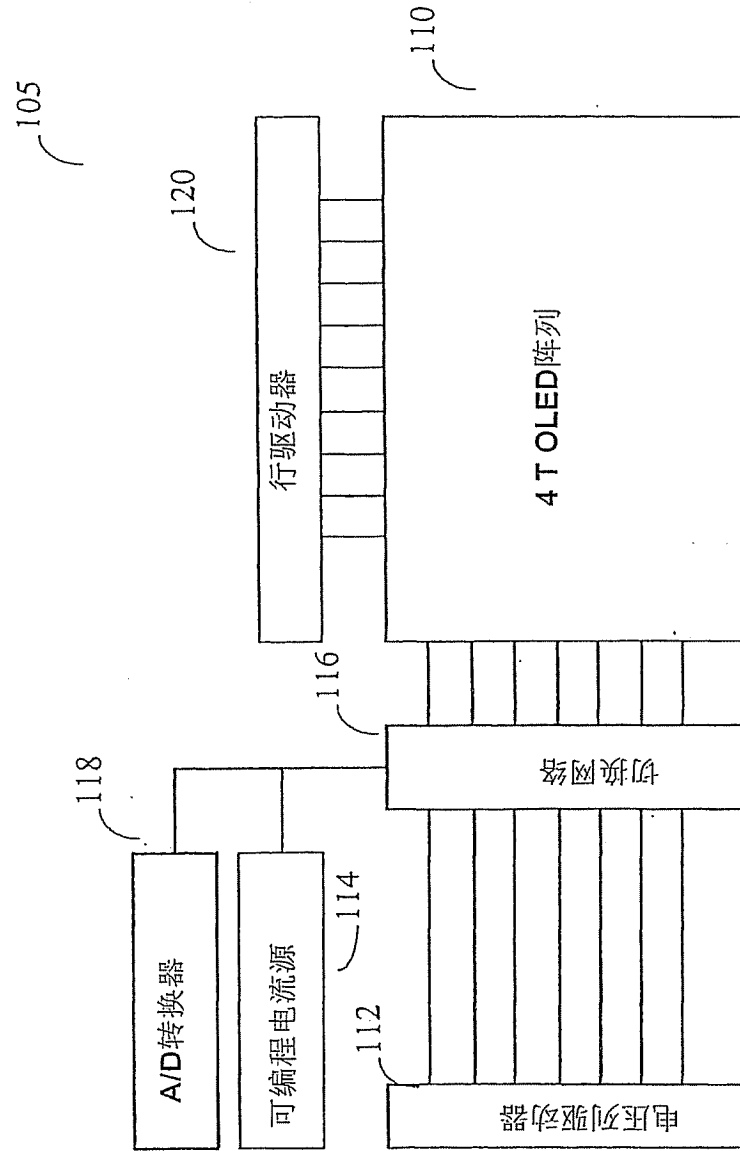


图21

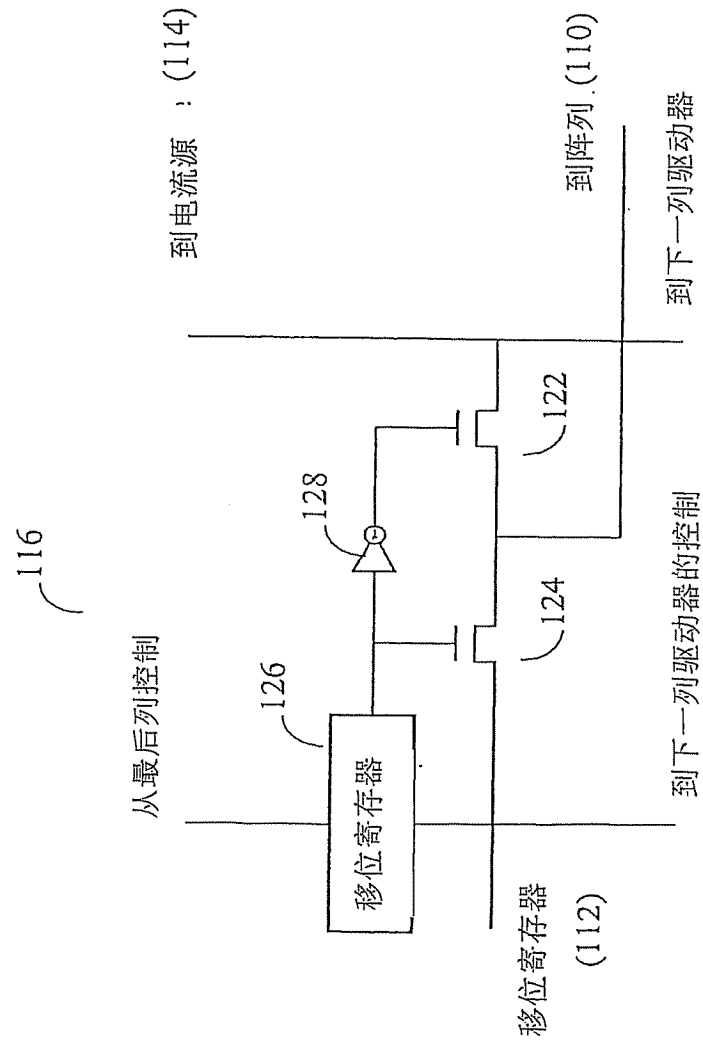


图22

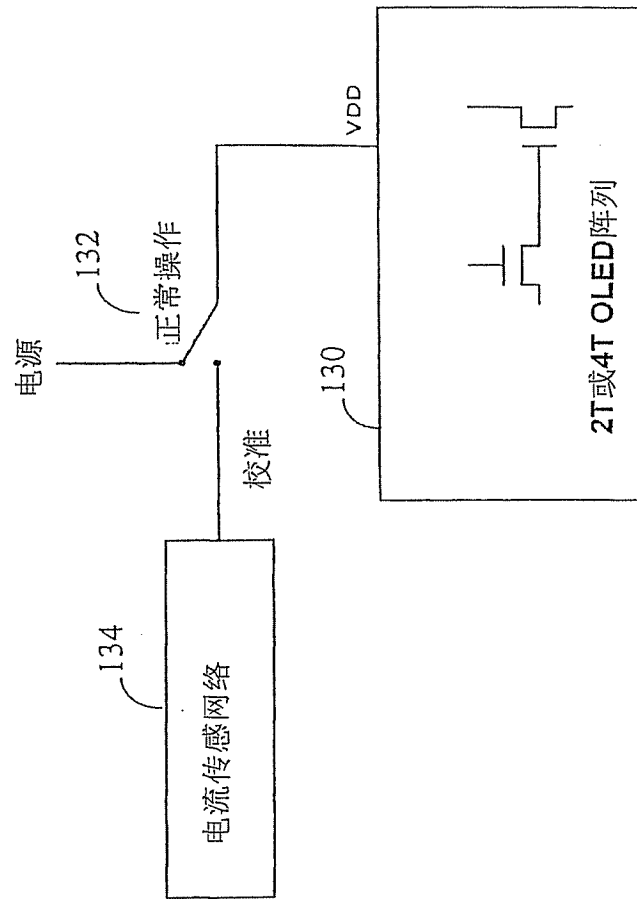


图23

专利名称(译)	电流驱动主动矩阵有机发光二极管显示器的电压编程方案		
公开(公告)号	CN102426822B	公开(公告)日	2016-06-29
申请号	CN201110434894.1	申请日	2005-06-28
[标]申请(专利权)人(译)	伊格尼斯创新公司		
申请(专利权)人(译)	伊格尼斯创新有限公司		
当前申请(专利权)人(译)	伊格尼斯创新有限公司		
[标]发明人	A 内森 R 黄 S 亚历山大		
发明人	A.内森 R.黄 S.亚历山大		
IPC分类号	G09G3/3233 G09G3/3241 G09G3/3283 G09G3/3291 G09G3/3225 G09G5/10		
CPC分类号	G09G3/3233 G09G3/3241 G09G3/3283 G09G3/3291 G09G2300/0842 G09G2300/0861 G09G2310/0251 G09G2310/027 G09G2320/0285 G09G2320/0295 G09G2320/043 G09G2320/0693		
代理人(译)	丁艺		
审查员(译)	李佩佩		
优先权	2472671 2004-06-29 CA		
其他公开文献	CN102426822A		
外部链接	Espacenet SIPO		

摘要(译)

提供了一种驱动AMOLED显示器的系统和方法。AMOLED显示器包括多个像素电路。采用电压编程方案、电流编程方案或其组合来驱动显示。可获取阈值偏移信息和/或获得混合驱动电路必需的电压。可执行数据采样以获得电流/电压关系。可执行反馈操作以校正像素的亮度。

