



(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(11) 공개번호 10-2014-0100126
(43) 공개일자 2014년08월14일

(51) 국제특허분류(Int. Cl.)
G02F 1/1343 (2006.01) G02F 1/133 (2006.01)
(21) 출원번호 10-2013-0012985
(22) 출원일자 2013년02월05일
심사청구일자 없음

(71) 출원인
삼성디스플레이 주식회사
경기도 용인시 기흥구 삼성2로 95 (농서동)
(72) 발명자
정연학
충남 천안시 서북구 충무로 124-24, 103동 104호
(쌍용동, 현대아이파크홈타운)
김시열
경기 용인시 수지구 만현로 127, 806동 1601호 (상현동, 만현마을두산위브아파트)
(뒷면에 계속)
(74) 대리인
팬코리아특허법인

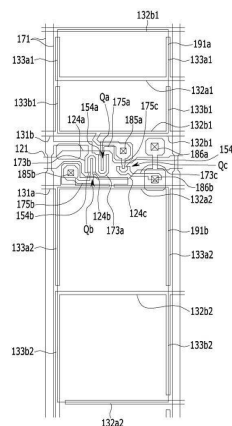
전체 청구항 수 : 총 23 항

(54) 발명의 명칭 액정 표시 장치

(57) 요약

본 발명의 한 실시예에 따른 액정 표시 장치는 제1 기관, 상기 제1 기관 위에 배치되어 있는 제1 게이트선, 상기 제1 기관 위에 배치되어 있는 데이터선, 상기 제1 기관 위에 배치되어 있으며, 제1 가로부와 상기 제1 가로부와 연결되어 있는 두 개의 제1 세로부를 포함하고 제1 전압을 인가하는 제1 기준 전압선, 상기 제1 기관 위에 배치되어 있으며, 제2 가로부와 상기 제1 가로부와 연결되어 있는 두 개의 제2 세로부를 포함하고 제2 전압을 인가하는 제2 기준 전압선, 하나의 화소 영역에 배치되어 있는 제1 부화소 전극 및 제2 부화소 전극, 상기 제1 게이트선, 상기 데이터선, 그리고 상기 제1 부화소 전극에 연결되어 있는 제1 스위칭 소자, 상기 제1 게이트선, 상기 데이터선, 그리고 상기 제2 부화소 전극에 연결되어 있는 제2 스위칭 소자, 그리고 상기 제1 게이트선, 상기 제1 기준 전압선과 상기 제2 기준 전압선 중 어느 하나, 그리고 상기 제1 부화소 전극에 연결되어 있는 제3 스위칭 소자를 포함하고, 상기 두 개의 상기 제1 세로부는 상기 제1 부화소 전극의 양쪽 가장 자리에 인접하여 위치하고, 상기 두 개의 상기 제2 세로부는 상기 제1 부화소 전극의 양쪽 가장자리에 인접하여 위치하고, 상기 제1 세로부와 상기 제2 세로부는 서로 이격되어 있다.

대표도 - 도2



(72) 발명자

백범기

경기 수원시 영통구 봉영로 1526, 717동 1404호 (영통동, 살구골7단지아파트)

신동희

충남 천안시 서북구 오성7길 12, 다솜하우스 310호 (두정동)

이호준

충남 천안시 서북구 한들3로 107, 105동 902호 (백석동, 백석계룡리슈빌아파트)

최경식

충남 아산시 배방읍 광장로 210, 108동 2604호 (요진와이시티)

특허청구의 범위

청구항 1

제1 기관,

상기 제1 기관 위에 배치되어 있는 제1 게이트선,

상기 제1 기관 위에 배치되어 있는 데이터선,

상기 제1 기관 위에 배치되어 있으며, 제1 가로부와 상기 제1 가로부와 연결되어 있는 두 개의 제1 세로부를 포함하고 제1 전압을 인가하는 제1 기준 전압선,

상기 제1 기관 위에 배치되어 있으며, 제2 가로부와 상기 제1 가로부와 연결되어 있는 두 개의 제2 세로부를 포함하고 제2 전압을 인가하는 제2 기준 전압선,

하나의 화소 영역에 배치되어 있는 제1 부화소 전극 및 제2 부화소 전극,

상기 제1 게이트선, 상기 데이터선, 그리고 상기 제1 부화소 전극에 연결되어 있는 제1 스위칭 소자,

상기 제1 게이트선, 상기 데이터선, 그리고 상기 제2 부화소 전극에 연결되어 있는 제2 스위칭 소자, 그리고

상기 제1 게이트선, 상기 제1 기준 전압선과 상기 제2 기준 전압선 중 어느 하나, 그리고 상기 제1 부화소 전극에 연결되어 있는 제3 스위칭 소자를 포함하고,

상기 두 개의 상기 제1 세로부는 상기 제1 부화소 전극의 양쪽 가장 자리에 인접하여 위치하고, 상기 두 개의 상기 제2 세로부는 상기 제1 부화소 전극의 양쪽 가장자리에 인접하여 위치하고, 상기 제1 세로부와 상기 제2 세로부는 서로 이격되어 있는 액정 표시 장치.

청구항 2

제1항에서,

상기 제1 부화소 전극과 상기 제1 세로부와 중첩하는 면적은 상기 제1 부화소 전극과 상기 제2 세로부와 중첩하는 면적과 거의 같은 액정 표시 장치.

청구항 3

제2항에서,

상기 제1 기준 전압선은 상기 제2 부화소 전극의 양쪽의 가장자리에 인접하여 배치되어 있는 두 개의 제3 세로부를 더 포함하고,

상기 제2 기준 전압선은 상기 제2 부화소 전극의 양쪽의 가장자리에 인접하여 배치되어 있는 두 개의 제4 세로부를 더 포함하는 액정 표시 장치.

청구항 4

제3항에서,

상기 제1 부화소 전극과 상기 제3 세로부와 중첩하는 면적은 상기 제3 부화소 전극과 상기 제4 세로부와 중첩하는 면적과 거의 같은 액정 표시 장치.

청구항 5

제4항에서,

상기 제1 기준 전압선은 상기 두 개의 제1 세로부를 연결하는 제1 가로부를 포함하고,

상기 제1 가로부는 상기 제1 부화소 전극의 가로 중앙부분에 인접하여 위치하거나 상기 제1 부화소 전극의 위쪽 또는 아래쪽 가장자리에 인접하여 위치하는 액정 표시 장치.

청구항 6

제5항에서,

상기 제2 기준 전압선은 상기 두 개의 제2 세로부를 연결하는 제2 가로부를 포함하고,

상기 제2 가로부는 상기 제1 부화소 전극의 위쪽 또는 아래쪽 가장자리에 인접하여 위치하거나 상기 제1 부화소 전극의 가로 중앙부분에 인접하여 위치하는 액정 표시 장치.

청구항 7

제6항에서,

상기 제1 기준 전압선은 상기 두 개의 제3 세로부를 연결하는 제3 가로부를 포함하고,

상기 제3 가로부는 상기 제2 부화소 전극의 가로 중앙부분에 인접하여 위치하거나 상기 제2 부화소 전극의 위쪽 또는 아래쪽 가장자리에 인접하여 위치하는 액정 표시 장치.

청구항 8

제7항에서,

상기 제2 기준 전압선은 상기 두 개의 제4 세로부를 연결하는 제4 가로부를 포함하고,

상기 제4 가로부는 상기 제2 부화소 전극의 위쪽 또는 아래쪽 가장자리에 인접하여 위치하거나 상기 제2 부화소 전극의 가로 중앙부분에 인접하여 위치하는 액정 표시 장치.

청구항 9

제8항에서,

상기 제1 부화소 전극과 상기 제1 가로부의 중첩 면적은 상기 제1 부화소 전극과 상기 제2 가로부의 중첩 면적과 거의 같고,

상기 제2 부화소 전극과 상기 제3 가로부의 중첩 면적은 상기 제2 부화소 전극과 상기 제4 가로부의 중첩 면적과 거의 같은 액정 표시 장치.

청구항 10

제2항에서,

상기 제1 기준 전압선은 상기 두 개의 제1 세로부를 연결하는 제1 가로부를 포함하고,

상기 제1 가로부는 상기 제1 부화소 전극의 가로 중앙부분에 인접하여 위치하거나 상기 제1 부화소 전극의 위쪽 또는 아래쪽 가장자리에 인접하여 위치하는 액정 표시 장치.

청구항 11

제10항에서,

상기 제2 기준 전압선은 상기 두 개의 제2 세로부를 연결하는 제2 가로부를 포함하고,

상기 제2 가로부는 상기 제1 부화소 전극의 위쪽 또는 아래쪽 가장자리에 인접하여 위치하거나 상기 제1 부화소 전극의 가로 중앙부분에 인접하여 위치하는 액정 표시 장치.

청구항 12

제11항에서,

상기 제1 부화소 전극과 상기 제1 가로부의 중첩 면적은 상기 제1 부화소 전극과 상기 제2 가로부의 중첩 면적과 거의 같은 액정 표시 장치.

청구항 13

제2항에서,

상기 데이터선에 인가되는 데이터 전압과 상기 제3 스위칭 소자에 연결되어 있는 상기 제1 기준 전압선과 상기 제2 기준 전압선 중 상기 어느 하나에 인가되는 상기 제1 전압 또는 상기 제2 전압은 공통 전압에 대해 동일한 극성을 가지는 액정 표시 장치.

청구항 14

제13항에서,

상기 제1 전압 또는 상기 제2 전압은 일정한 크기를 가지고, 프레임 별로 극성이 변화하는 액정 표시 장치.

청구항 15

제14항에서,

상기 제1 부화소 전극과 공통 전극 사이의 전압 차이는 상기 제2 부화소 전극과 상기 공통 전극 사이의 전압 차이보다 큰 액정 표시 장치.

청구항 16

제1항에서,

상기 데이터선에 인가되는 데이터 전압과 상기 제3 스위칭 소자에 연결되어 있는 상기 제1 기준 전압선과 상기 제2 기준 전압선 중 상기 어느 하나에 인가되는 상기 제1 전압 또는 상기 제2 전압은 공통 전압에 대해 동일한 극성을 가지는 액정 표시 장치.

청구항 17

제16항에서,

상기 제1 전압 또는 상기 제2 전압은 일정한 크기를 가지고, 프레임 별로 극성이 변화하는 액정 표시 장치.

청구항 18

제17항에서,

상기 제1 부화소 전극과 공통 전극 사이의 전압 차이는 상기 제2 부화소 전극과 상기 공통 전극 사이의 전압 차이보다 큰 액정 표시 장치.

청구항 19

제1 기관,

상기 제1 기관 위에 배치되어 있는 제1 게이트선,

상기 제1 기관 위에 배치되어 있는 데이터선,

상기 제1 기관 위에 배치되어 있으며, 제1 전압을 인가하는 제1 기준 전압선,

상기 제1 기관 위에 배치되어 있으며, 제2 전압을 인가하는 제2 기준 전압선,

하나의 화소 영역에 배치되어 있는 제1 부화소 전극 및 제2 부화소 전극,

상기 제1 게이트선, 상기 데이터선, 그리고 상기 제1 부화소 전극에 연결되어 있는 제1 스위칭 소자,

상기 제1 게이트선, 상기 데이터선, 그리고 상기 제2 부화소 전극에 연결되어 있는 제2 스위칭 소자,

상기 제1 게이트선, 상기 제1 기준 전압선과 상기 제2 기준 전압선 중 어느 하나, 그리고 상기 제1 부화소 전극에 연결되어 있는 제3 스위칭 소자,

상기 제2 기준 전압선과 연결되어 있으며, 상기 제1 부화소 전극과 중첩하는 제1 보조 부재를 포함하고,

상기 제1 부화소 전극과 상기 제1 기준 전압선과 중첩하는 면적은 상기 제1 부화소 전극과 상기 제2 기준 전압선 및 상기 제1 보조 부재와 중첩하는 면적과 거의 같은 액정 표시 장치.

청구항 20

제19항에서,

상기 제2 기준 전압선과 연결되어 있으며, 상기 제2 부화소 전극과 중첩하는 제2 보조 부재를 더 포함하고,

상기 제2 부화소 전극과 상기 제1 기준 전압선과 중첩하는 면적은 상기 제2 부화소 전극과 상기 제2 기준 전압선 및 상기 제2 보조 부재와 중첩하는 면적과 거의 같은 액정 표시 장치.

청구항 21

제19항에서,

상기 데이터선에 인가되는 데이터 전압과 상기 제3 스위칭 소자에 연결되어 있는 상기 제1 기준 전압선과 상기 제2 기준 전압선 중 상기 어느 하나에 인가되는 상기 제1 전압 또는 상기 제2 전압은 공통 전압에 대해 동일한 극성을 가지는 액정 표시 장치.

청구항 22

제21항에서,

상기 제1 전압 또는 상기 제2 전압은 일정한 크기를 가지고, 프레임 별로 극성이 변화하는 액정 표시 장치.

청구항 23

제22항에서,

상기 제1 부화소 전극과 공통 전극 사이의 전압 차이는 상기 제2 부화소 전극과 상기 공통 전극 사이의 전압 차이보다 큰 액정 표시 장치.

명세서**기술 분야**

[0001] 본 발명은 액정 표시 장치에 관한 것이다.

배경 기술

[0002] 액정 표시 장치는 현재 가장 널리 사용되고 있는 평판 표시 장치 중 하나로서, 화소 전극과 공통 전극 등 전기장 생성 전극(field generating electrode)이 형성되어 있는 두 장의 표시판과 그 사이에 들어 있는 액정층을 포함한다. 액정 표시 장치는 전기장 생성 전극에 전압을 인가하여 액정층에 전기장을 생성하고 이를 통하여 액정층의 액정 분자들의 방향을 결정하고 입사광의 편광을 제어함으로써 영상을 표시한다.

[0003] 이러한 액정 표시 장치 중에서도, 전기장이 인가되지 않은 상태에서 액정 분자의 장축을 표시판에 대하여 수직을 이루도록 배열한 수직 배향 방식(vertically aligned mode)의 액정 표시 장치가 대비비가 크고 기준 시야각이 넓어서 각광받고 있다. 여기에서 기준 시야각이란 대비비가 1:10인 시야각 또는 계조간 휘도 반전 한계 각도를 의미한다.

[0004] 이러한 방식의 액정 표시 장치의 경우에는 측면 시인성을 정면 시인성에 가깝게 하기 위하여, 하나의 화소를 두 개의 부화소로 분할하고, 어느 한 화소의 전압을 낮춰, 두 개의 부화소의 전압을 다르게 함으로써 투과율을 다르게 하는 방법이 제시되었다.

[0005] 그러나, 이처럼, 하나의 화소를 두 개의 부화소로 분할하고, 어느 한 화소의 전압을 낮춰 두 개의 부화소 전압을 다르게 하는 경우, 저계조에서 정면에 비하여 측면의 휘도가 높아져서 저계조 영역에서 정확한 계조 표현이 어려운 문제점이 발생하고, 전체적인 휘도가 인가되는 화소 전압에 비하여 저하되어, 구동 효율이 낮아지는 문제점이 발생한다.

[0006] 또한, 화소 전극과 신호선이 중첩하는 경우, 신호선에 인가되는 전압의 극성이 반전될 때, 신호선에 인가되는 전압의 영향으로 화소 전극의 전압이 변동될 수 있고, 이에 따라 화면 표시품질이 낮아질 수 있다.

발명의 내용**해결하려는 과제**

[0007] 본 발명이 이루고자 하는 기술적 과제는 측면 시인성을 정면 시인성에 가깝게 하면서도, 저계조 영역에서 정확한 계조 표현이 가능하고, 인가되는 구동 전압에 비하여, 휘도가 저하되는 것을 방지할 수 있으며, 신호선에 인가되는 전압의 극성 변화에 따라 화소 전극의 전압이 변동되는 것을 방지할 수 있는 액정 표시 장치를 제공하는 것이다.

과제의 해결 수단

[0008] 본 발명의 한 실시예에 따른 액정 표시 장치는 제1 기판, 상기 제1 기판 위에 배치되어 있는 제1 게이트선, 상기 제1 기판 위에 배치되어 있는 데이터선, 상기 제1 기판 위에 배치되어 있으며, 제1 가로부와 상기 제1 가로부와 연결되어 있는 두 개의 제1 세로부를 포함하고 제1 전압을 인가하는 제1 기준 전압선, 상기 제1 기판 위에 배치되어 있으며, 제2 가로부와 상기 제1 가로부와 연결되어 있는 두 개의 제2 세로부를 포함하고 제2 전압을 인가하는 제2 기준 전압선, 하나의 화소 영역에 배치되어 있는 제1 부화소 전극 및 제2 부화소 전극, 상기 제1 게이트선, 상기 데이터선, 그리고 상기 제1 부화소 전극에 연결되어 있는 제1 스위칭 소자, 상기 제1 게이트선, 상기 데이터선, 그리고 상기 제2 부화소 전극에 연결되어 있는 제2 스위칭 소자, 그리고 상기 제1 게이트선, 상기 제1 기준 전압선과 상기 제2 기준 전압선 중 어느 하나, 그리고 상기 제1 부화소 전극에 연결되어 있는 제3 스위칭 소자를 포함하고, 상기 두 개의 상기 제1 세로부는 상기 제1 부화소 전극의 양쪽 가장 자리에 인접하여

위치하고, 상기 두 개의 상기 제2 세로부는 상기 제1 부화소 전극의 양쪽 가장자리에 인접하여 위치하고, 상기 제1 세로부와 상기 제2 세로부는 서로 이격되어 있다.

- [0009] 상기 제1 부화소 전극과 상기 제1 세로부와 중첩하는 면적은 상기 제1 부화소 전극과 상기 제2 세로부와 중첩하는 면적과 거의 같을 수 있다.
- [0010] 상기 제1 기준 전압선은 상기 제2 부화소 전극의 양쪽의 가장자리에 인접하여 배치되어 있는 두 개의 제3 세로부를 더 포함하고, 상기 제2 기준 전압선은 상기 제2 부화소 전극의 양쪽의 가장자리에 인접하여 배치되어 있는 두 개의 제4 세로부를 더 포함할 수 있다.
- [0011] 상기 제1 부화소 전극과 상기 제3 세로부와 중첩하는 면적은 상기 제3 부화소 전극과 상기 제4 세로부와 중첩하는 면적과 거의 같을 수 있다.
- [0012] 상기 제1 기준 전압선은 상기 두 개의 제1 세로부를 연결하는 제1 가로부를 포함하고, 상기 제1 가로부는 상기 제1 부화소 전극의 가로 중앙부분에 인접하여 위치하거나 상기 제1 부화소 전극의 위쪽 또는 아래쪽 가장자리에 인접하여 위치할 수 있다.
- [0013] 상기 제2 기준 전압선은 상기 두 개의 제2 세로부를 연결하는 제2 가로부를 포함하고, 상기 제2 가로부는 상기 제1 부화소 전극의 위쪽 또는 아래쪽 가장자리에 인접하여 위치하거나 상기 제1 부화소 전극의 가로 중앙부분에 인접하여 위치할 수 있다.
- [0014] 상기 제1 기준 전압선은 상기 두 개의 제3 세로부를 연결하는 제3 가로부를 포함하고, 상기 제3 가로부는 상기 제2 부화소 전극의 가로 중앙부분에 인접하여 위치하거나 상기 제2 부화소 전극의 위쪽 또는 아래쪽 가장자리에 인접하여 위치할 수 있다.
- [0015] 상기 제2 기준 전압선은 상기 두 개의 제4 세로부를 연결하는 제4 가로부를 포함하고, 상기 제4 가로부는 상기 제2 부화소 전극의 위쪽 또는 아래쪽 가장자리에 인접하여 위치하거나 상기 제2 부화소 전극의 가로 중앙부분에 인접하여 위치할 수 있다.
- [0016] 상기 제1 부화소 전극과 상기 제1 가로부의 중첩 면적은 상기 제1 부화소 전극과 상기 제2 가로부의 중첩 면적과 거의 같고, 상기 제2 부화소 전극과 상기 제3 가로부의 중첩 면적은 상기 제2 부화소 전극과 상기 제4 가로부의 중첩 면적과 거의 같을 수 있다.
- [0017] 상기 제1 부화소 전극과 상기 제1 가로부의 중첩 면적은 상기 제1 부화소 전극과 상기 제2 가로부의 중첩 면적과 거의 같을 수 있다.
- [0018] 상기 데이터선에 인가되는 데이터 전압과 상기 제3 스위칭 소자에 연결되어 있는 상기 제1 기준 전압선과 상기 제2 기준 전압선 중 상기 어느 하나에 인가되는 상기 제1 전압 또는 상기 제2 전압은 공통 전압에 대해 동일한 극성을 가질 수 있다.
- [0019] 상기 제1 전압 또는 상기 제2 전압은 일정한 크기를 가지고, 프레임 별로 극성이 변화할 수 있다.
- [0020] 상기 제1 부화소 전극과 공통 전극 사이의 전압 차이는 상기 제2 부화소 전극과 상기 공통 전극 사이의 전압 차이보다 클 수 있다.
- [0021] 본 발명의 다른 한 실시예에 따른 액정 표시 장치는 제1 기판, 상기 제1 기판 위에 배치되어 있는 제1 게이트선, 상기 제1 기판 위에 배치되어 있는 데이터선, 상기 제1 기판 위에 배치되어 있으며, 제1 전압을 인가하는 제1 기준 전압선, 상기 제1 기판 위에 배치되어 있으며, 제2 전압을 인가하는 제2 기준 전압선, 하나의 화소 영역에 배치되어 있는 제1 부화소 전극 및 제2 부화소 전극, 상기 제1 게이트선, 상기 데이터선, 그리고 상기 제1 부화소 전극에 연결되어 있는 제1 스위칭 소자, 상기 제1 게이트선, 상기 데이터선, 그리고 상기 제2 부화소 전극에 연결되어 있는 제2 스위칭 소자, 상기 제1 게이트선, 상기 제1 기준 전압선과 상기 제2 기준 전압선 중 어느 하나, 그리고 상기 제1 부화소 전극에 연결되어 있는 제3 스위칭 소자, 상기 제2 기준 전압선과 연결되어 있으며, 상기 제1 부화소 전극과 중첩하는 제1 보조 부재를 포함하고, 상기 제1 부화소 전극과 상기 제1 기준 전압선과 중첩하는 면적은 상기 제1 부화소 전극과 상기 제2 기준 전압선 및 상기 제1 보조 부재와 중첩하는 면적과 거의 같다.
- [0022] 상기 액정 표시 장치는 상기 제2 기준 전압선과 연결되어 있으며, 상기 제2 부화소 전극과 중첩하는 제2 보조 부재를 더 포함하고, 상기 제2 부화소 전극과 상기 제1 기준 전압선과 중첩하는 면적은 상기 제2 부화소 전극과 상기 제2 기준 전압선 및 상기 제2 보조 부재와 중첩하는 면적과 거의 같을 수 있다.

발명의 효과

[0023] 본 발명의 실시예에 따른 액정 표시 장치의 경우, 측면 시인성을 정면 시인성에 가깝게 하면서도, 저계조 영역에서 정확한 계조 표현이 가능하고, 인가되는 구동 전압에 비하여, 휘도가 저하되는 것을 방지할 수 있으며, 신호선에 인가되는 전압의 극성 변화에 따라 화소 전극의 전압이 변동되는 것을 방지할 수 있다.

도면의 간단한 설명

[0024] 도 1은 본 발명의 한 실시예에 따른 액정 표시 장치의 네 개의 화소의 등가 회로도이다.
 도 2는 본 발명의 한 실시예에 따른 액정 표시 장치의 배치도이다.
 도 3은 도 2의 액정 표시 장치를 III-III 선을 따라 잘라 도시한 단면도이다.
 도 4는 본 발명의 한 실시예에 따른 액정 표시 장치의 전기장 생성 전극의 한 기본 영역을 도시한 평면도이다.
 도 5는 본 발명의 한 실시예에 따른 액정 표시 장치의 전압 인가선과 화소 전극의 배치를 도시한 배치도이다.
 도 6은 프레임 별로 인가되는 전압에 따른 화소 영역의 전압 변화를 설명하기 위한 파형도이다.
 도 7은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 배치도이다.
 도 8은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 배치도이다.
 도 9는 본 발명의 한 실시예에 따른 액정 표시 장치의 전압 인가선과 화소 전극의 배치를 도시한 배치도이다.
 도 10은 본 발명의 한 실시예에 따른 액정 표시 장치의 전압 인가선과 화소 전극의 배치를 도시한 배치도이다.
 도 11은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 배치도이다.

발명을 실시하기 위한 구체적인 내용

[0025] 그러면 첨부한 도면을 참고로 하여 본 발명의 실시예에 대하여 본 발명이 속하는 기술 분야에서 통상의 지식을 가진 자가 용이하게 실시할 수 있도록 상세히 설명한다. 그러나 본 발명은 여러 가지 상이한 형태로 구현될 수 있으며 여기에서 설명하는 실시예에 한정되지 않는다.

[0026] 도면에서 여러 층 및 영역을 명확하게 표현하기 위하여 두께를 확대하여 나타내었다. 명세서 전체를 통하여 유사한 부분에 대해서는 동일한 도면 부호를 붙였다. 층, 막, 영역, 판 등의 부분이 다른 부분 "위에" 있다고 할 때, 이는 다른 부분 "바로 위에" 있는 경우 뿐만 아니라 그 중간에 또 다른 부분이 있는 경우도 포함한다. 반대로 어떤 부분이 다른 부분 "바로 위에" 있다고 할 때에는 중간에 다른 부분이 없는 것을 뜻한다.

[0027] 그러면, 도 1을 참고하여, 본 발명의 한 실시예에 따른 액정 표시 장치의 신호선 및 화소의 배치와 그 구동 방법에 대하여 설명한다. 도 1은 본 발명의 한 실시예에 따른 액정 표시 장치의 네 개의 화소에 대한 등가 회로도이다.

[0028] 도 1을 참고하면, 본 실시예에 따른 액정 표시 장치는 화소 행 방향으로 이웃하는 제1 화소(PX(i, j)) 및 제2 화소(PX(i, j+1)), 제1 화소(PX(i, j)) 및 제2 화소(PX(i, j+1))와 화소 열 방향으로 이웃하는 제3 화소(PX(i+1, j)) 및 제4 화소(PX(i+1, j+1)), 그리고 이에 연결되어 있는 복수의 신호선(Gn, Gn+1, Dn, Dn+1, Dn+2, C1, C2)을 포함한다.

[0029] 신호선(Gn, Gn+1, Dn, Dn+1, Dn+2, C1, C2)은 게이트 신호("주사 신호"라고도 함)를 전달하는 복수의 게이트 선(Gn, Gn+1)과 데이터 전압을 전달하는 복수의 데이터선(Dn, Dn+1, Dn+2), 그리고 소정의 기준 전압을 전달하는 복수 쌍의 기준 전압선(C1, C2)을 포함한다. 기준 전압선(C1, C2)은 서로 다른 극성의 기준 전압을 전달하는 제1 기준 전압선(C1)과 제2 기준 전압선(C2)을 포함한다. 제1 기준 전압선(C1)과 제2 기준 전압선(C2)에는 일정한 크기의 제1 기준 전압과 제2 기준 전압이 인가되며, 제1 기준 전압과 제2 기준 전압은 프레임 별로 극성이 변화한다. 예를 들어, 공통 전압의 크기가 약 7.5V인 경우, 제1 기준 전압은 프레임 별로 약 15V 또는 약 0V의 값을 가지고, 제2 기준 전압은 이와 반대로 약 0V 또는 약 15V의 값을 가질 수 있다. 제1 기준 전압과 제2 기준 전압은 데이터 전압에 인가되는 최대 값보다 크거나 작을 수도 있다. 또한, 제1 기준 전압과 제2 기준 전압이 공통 전압을 기준으로 양의 극성을 가지는 경우, 제1 기준 전압 및 제2 기준 전압과 공통 전압의 값의 차이는 제1 기준 전압과 제2 기준 전압이 공통 전압을 기준으로 음의 극성을 가지는 경우, 제1 기준 전압 및 제

2 기준 전압과 공통 전압의 값의 차이와 다를 수도 있다.

- [0030] 제1 화소(PX(i, j))는 제1 게이트선(Gn), 제1 데이터선(Dn), 제1 기준 전압선(C1) 및 제2 기준 전압선(C2), 그리고 이에 연결되어 있는 제1 스위칭 소자(Qa), 제2 스위칭 소자(Qc), 제3 스위칭 소자(Qc), 제1 액정 축전기(Clca)와 제2 액정 축전기(Clcb), 그리고 제1 유지 축전기(Cst1), 제2 유지 축전기(Cst2), 제3 유지 축전기(Cst3) 및 제4 유지 축전기(Cst4)를 포함한다.
- [0031] 제1 스위칭 소자(Qa) 및 제2 스위칭 소자(Qb)는 각각 제1 게이트선(Gn) 및 제1 데이터선(Dn)에 연결되어 있으며, 제3 스위칭 소자(Qc)는 제1 게이트선(Gn), 제1 기준 전압선(C1) 및 제1 스위칭 소자(Qa)의 출력 단자에 연결되어 있다.
- [0032] 제1 스위칭 소자(Qa) 및 제2 스위칭 소자(Qb)는 박막 트랜지스터 등의 삼단자 소자로서, 그 제어 단자는 제1 게이트선(Gn)에 연결되고, 입력 단자는 제1 데이터선(Dn)에 연결되어 있다. 또한, 제1 스위칭 소자(Qa)의 출력 단자는 제1 액정 축전기(Clca) 및 제3 스위칭 소자(Qc)의 출력 단자에 연결되어 있고, 제2 스위칭 소자(Qb)의 출력 단자는 제2 액정 축전기(Clcb)에 연결되어 있다.
- [0033] 제3 스위칭 소자(Qc) 역시 박막 트랜지스터 등의 삼단자 소자로서, 제어 단자는 제1 게이트선(Gn)에 연결되고, 입력 단자는 제2 기준 전압선(C2)에 연결되고, 출력 단자는 제2 액정 축전기(Clcb)와 연결되어 있다.
- [0034] 제1 유지 축전기(Cst1)는 제1 스위칭 소자(Qa)의 출력 단자와 제1 기준 전압선(C1)에 연결되고, 제2 유지 축전기(Cst2)는 제1 스위칭 소자(Qa)의 출력 단자와 제2 기준 전압선(C2)에 연결되고, 제3 유지 축전기(Cst3)는 제2 스위칭 소자(Qb)의 출력 단자와 제1 기준 전압선(C1)에 연결되고, 제4 유지 축전기(Cst4)는 제2 스위칭 소자(Qb)의 출력 단자와 제2 기준 전압선(C2)에 연결된다.
- [0035] 제2 화소(PX(i, j+1))는 제1 게이트선(Gn), 제2 데이터선(Dn+1), 제1 기준 전압선(C1) 및 제2 기준 전압선(C2), 그리고 이에 연결되어 있는 제1 스위칭 소자(Qa), 제2 스위칭 소자(Qc), 제3 스위칭 소자(Qc), 제1 액정 축전기(Clca)와 제2 액정 축전기(Clcb), 그리고 제1 유지 축전기(Cst1), 제2 유지 축전기(Cst2), 제3 유지 축전기(Cst3) 및 제4 유지 축전기(Cst4)를 포함한다.
- [0036] 제2 화소(PX(i, j+1))의 제1 스위칭 소자(Qa) 및 제2 스위칭 소자(Qb)의 제어 단자는 각각 제1 게이트선(Gn)에 연결되고, 입력 단자는 각각 제2 데이터선(Dn+1)에 연결되어 있다.
- [0037] 제2 화소(PX(i, j+1))의 제1 스위칭 소자(Qa)의 출력 단자는 제1 액정 축전기(Clca) 및 제3 스위칭 소자(Qc)의 출력 단자에 연결되어 있고, 제2 화소(PX(i, j+1))의 제2 스위칭 소자(Qb)의 출력 단자는 제2 액정 축전기(Clcb)에 연결되어 있다.
- [0038] 제2 화소(PX(i, j+1))의 제3 스위칭 소자(Qc)의 제어 단자는 제1 게이트선(Gn)에 연결되고, 입력 단자는 제1 기준 전압선(C1)에 연결되고, 출력 단자는 제2 액정 축전기(Clcb)와 연결되어 있다.
- [0039] 제2 화소(PX(i, j+1))의 제1 유지 축전기(Cst1)는 제1 스위칭 소자(Qa)의 출력 단자와 제2 기준 전압선(C2)에 연결되고, 제2 유지 축전기(Cst2)는 제1 스위칭 소자(Qa)의 출력 단자와 제1 기준 전압선(C1)에 연결되고, 제3 유지 축전기(Cst3)는 제2 스위칭 소자(Qb)의 출력 단자와 제2 기준 전압선(C2)에 연결되고, 제4 유지 축전기(Cst4)는 제2 스위칭 소자(Qb)의 출력 단자와 제1 기준 전압선(C1)에 연결된다.
- [0040] 제3 화소(PX(i+1, j))는 제2 게이트선(Gn+1), 제2 데이터선(Dn+1), 제1 기준 전압선(C1) 및 제2 기준 전압선(C2), 그리고 이에 연결되어 있는 제1 스위칭 소자(Qa), 제2 스위칭 소자(Qc), 제3 스위칭 소자(Qc), 제1 액정 축전기(Clca)와 제2 액정 축전기(Clcb), 그리고 제1 유지 축전기(Cst1), 제2 유지 축전기(Cst2), 제3 유지 축전기(Cst3) 및 제4 유지 축전기(Cst4)를 포함한다.
- [0041] 제3 화소(PX(i+1, j))의 제1 스위칭 소자(Qa) 및 제2 스위칭 소자(Qb)의 제어 단자는 각각 제2 게이트선(Gn+1)에 연결되고, 입력 단자는 각각 제2 데이터선(Dn+1)에 연결되어 있다.
- [0042] 제3 화소(PX(i+1, j))의 제1 스위칭 소자(Qa)의 출력 단자는 제1 액정 축전기(Clca) 및 제3 스위칭 소자(Qc)의 출력 단자에 연결되어 있고, 제3 화소(PX(i+1, j))의 제2 스위칭 소자(Qb)의 출력 단자는 제2 액정 축전기(Clcb)에 연결되어 있다.
- [0043] 제3 화소(PX(i+1, j))의 제3 스위칭 소자(Qc)의 제어 단자는 제2 게이트선(Gn+1)에 연결되고, 입력 단자는 제1 기준 전압선(C1)에 연결되고, 출력 단자는 제2 액정 축전기(Clcb)와 연결되어 있다.

- [0044] 제3 화소(PX(i+1, j))의 제1 유지 축전기(Cst1)는 제1 스위칭 소자(Qa)의 출력 단자와 제1 기준 전압선(C1)에 연결되고, 제2 유지 축전기(Cst2)는 제1 스위칭 소자(Qa)의 출력 단자와 제2 기준 전압선(C2)에 연결되고, 제3 유지 축전기(Cst3)는 제2 스위칭 소자(Qb)의 출력 단자와 제1 기준 전압선(C1)에 연결되고, 제4 유지 축전기(Cst4)는 제2 스위칭 소자(Qb)의 출력 단자와 제2 기준 전압선(C2)에 연결된다.
- [0045] 제4 화소(PX(i+1, j+1))는 제2 게이트선(Gn+1), 제3 데이터선(Dn+2), 제1 기준 전압선(C1) 및 제2 기준 전압선(C2), 그리고 이에 연결되어 있는 제1 스위칭 소자(Qa), 제2 스위칭 소자(Qc), 제3 스위칭 소자(Qc), 제1 액정 축전기(C1ca)와 제2 액정 축전기(C1cb), 그리고 제1 유지 축전기(Cst1), 제2 유지 축전기(Cst2), 제3 유지 축전기(Cst3) 및 제4 유지 축전기(Cst4)를 포함한다.
- [0046] 제4 화소(PX(i+1, j+1))의 제1 스위칭 소자(Qa) 및 제2 스위칭 소자(Qb)의 제어 단자는 각각 제2 게이트선(Gn+1)에 연결되고, 입력 단자는 각각 제3 데이터선(Dn+2)에 연결되어 있다.
- [0047] 제4 화소(PX(i+1, j+1))의 제1 스위칭 소자(Qa)의 출력 단자는 제1 액정 축전기(C1ca) 및 제3 스위칭 소자(Qc)의 출력 단자에 연결되어 있고, 제4 화소(PX(i+1, j+1))의 제2 스위칭 소자(Qb)의 출력 단자는 제2 액정 축전기(C1cb)에 연결되어 있다.
- [0048] 제4 화소(PX(i+1, j+1))의 제3 스위칭 소자(Qc)의 제어 단자는 제2 게이트선(Gn+1)에 연결되고, 입력 단자는 제2 기준 전압선(C2)에 연결되고, 출력 단자는 제2 액정 축전기(C1cb)와 연결되어 있다.
- [0049] 제4 화소(PX(i+1, j+1))의 제1 유지 축전기(Cst1)는 제1 스위칭 소자(Qa)의 출력 단자와 제2 기준 전압선(C2)에 연결되고, 제2 유지 축전기(Cst2)는 제1 스위칭 소자(Qa)의 출력 단자와 제1 기준 전압선(C1)에 연결되고, 제3 유지 축전기(Cst3)는 제2 스위칭 소자(Qb)의 출력 단자와 제2 기준 전압선(C2)에 연결되고, 제4 유지 축전기(Cst4)는 제2 스위칭 소자(Qb)의 출력 단자와 제1 기준 전압선(C1)에 연결된다.
- [0050] 제1 게이트선(Gn)에 게이트 온 신호가 인가되면, 이에 연결된 제1 화소(PX(i, j))와 제2 화소(PX(i, j+1))의 제1 스위칭 소자(Qa), 제2 스위칭 소자(Qb), 그리고 제3 스위칭 소자(Qc)가 턴 온 된다. 이에 따라, 제1 데이터선(Dn)에 인가된 데이터 전압은 턴 온 된 제1 화소(PX(i, j))의 제1 스위칭 소자(Qa) 및 제2 스위칭 소자(Qb)를 통해 각각 제1 화소(PX(i, j))의 제1 액정 축전기(C1ca)와 제2 액정 축전기(C1cb)의 한 단자에 인가되고, 제2 데이터선(Dn+1)에 인가된 데이터 전압은 턴 온 된 제2 화소(PX(i, j+1))의 제1 스위칭 소자(Qa) 및 제2 스위칭 소자(Qb)를 통해 각각 제2 화소(PX(i, j+1))의 제1 액정 축전기(C1ca)와 제2 액정 축전기(C1cb)의 한 단자에 인가된다. 이 때, 제1 화소(PX(i, j))의 제1 액정 축전기(C1ca)와 제2 액정 축전기(C1cb)는 동일한 전압으로 충전되고, 제2 화소(PX(i, j+1))의 제1 액정 축전기(C1ca)와 제2 액정 축전기(C1cb)는 동일한 전압으로 충전된다. 이와 동시에, 제1 화소(PX(i, j))의 제1 액정 축전기(C1ca)의 한 단자는 제3 스위칭 소자(Qc)의 출력 단자에 연결되어, 제3 스위칭 소자(Qc)를 통해, 제2 기준 전압선(C2)에 인가되는 기준 전압에 의하여 승압된다. 이때, 제2 기준 전압선(C2)에 인가되는 제2 기준 전압은 제1 데이터선(Dn)에 인가되는 데이터 전압과 동일한 극성을 가지고, 제1 데이터선(Dn)에 인가되는 데이터 전압보다 크기가 클 수 있다. 따라서, 제3 스위칭 소자(Qc)를 통하여, 상대적으로 높은 전압이 인가되는 제2 기준 전압선(C2)의 전압이 분압되어, 제1 액정 축전기(C1ca)에 충전되는 전압은 제1 데이터선(Dn)을 통해 인가되는 데이터 전압보다 높은 값을 가지게 된다.
- [0051] 또한, 제2 화소(PX(i, j+1))의 제1 액정 축전기(C1ca)의 한 단자는 제3 스위칭 소자(Qc)의 출력 단자에 연결되어, 제3 스위칭 소자(Qc)를 통해, 제1 기준 전압선(C1)에 인가되는 기준 전압에 의하여 승압된다. 이때, 제1 기준 전압선(C1)에 인가되는 제1 기준 전압은 제2 데이터선(Dn+1)에 인가되는 데이터 전압과 동일한 극성을 가지고, 제2 데이터선(Dn+1)에 인가되는 데이터 전압보다 높은 값을 가질 수 있다. 따라서, 제3 스위칭 소자(Qc)를 통하여, 상대적으로 높은 값을 가지는 전압이 인가되는 제1 기준 전압선(C1)의 전압이 분압되어, 제1 액정 축전기(C1ca)에 충전되는 전압은 데이터 전압보다 높은 값을 가지게 된다.
- [0052] 제1 게이트선(Gn)의 게이트 전압이 게이트 오프 전압으로 바뀌고, 제2 게이트선(Gn+1)의 게이트 전압이 게이트 온 전압으로 바뀌면, 이에 연결된 제3 화소(PX(i+1, j))와 제4 화소(PX(i+1, j+1))의 제1 스위칭 소자(Qa), 제2 스위칭 소자(Qb), 그리고 제3 스위칭 소자(Qc)가 턴 온 된다. 이에 따라, 제2 데이터선(Dn+1)에 인가된 데이터 전압은 턴 온 된 제3 화소(PX(i+1, j))의 제1 스위칭 소자(Qa) 및 제2 스위칭 소자(Qb)를 통해 각각 제3 화소(PX(i+1, j))의 제1 액정 축전기(C1ca)와 제2 액정 축전기(C1cb)의 한 단자에 인가되고, 제3 데이터선(Dn+2)에 인가된 데이터 전압은 턴 온 된 제4 화소(PX(i+1, j+1))의 제1 스위칭 소자(Qa) 및 제2 스위칭 소자(Qb)를 통해 각각 제4 화소(PX(i+1, j+1))의 제1 액정 축전기(C1ca)와 제2 액정 축전기(C1cb)의 한 단자에 인가된다. 이 때, 제3 화소(PX(i+1, j))의 제1 액정 축전기(C1ca)와 제2 액정 축전기(C1cb)는 동일한 전압으로 충전되고,

제4 화소(PX(i+1, j+1))의 제1 액정 축전기(C1ca)와 제2 액정 축전기(C1cb)는 동일한 전압으로 충전된다. 이와 동시에, 제3 화소(PX(i+1, j))의 제1 액정 축전기(C1ca)의 한 단자는 제3 스위칭 소자(Qc)의 출력 단자에 연결되어, 제3 스위칭 소자(Qc)를 통해, 제1 기준 전압선(C1)에 인가되는 기준 전압에 의하여 증압된다. 이때, 제1 기준 전압선(C1)에 인가되는 제1 기준 전압은 제2 데이터선(Dn+1)에 인가되는 데이터 전압과 동일한 극성을 가지고, 제2 데이터선(Dn+1)에 인가되는 데이터 전압보다 높은 값을 가질 수 있다. 따라서, 제3 스위칭 소자(Qc)를 통하여, 상대적으로 높은 값을 가지는 전압이 인가되는 제1 기준 전압선(C1)의 전압이 분압되어, 제1 액정 축전기(C1ca)에 충전되는 전압의 크기는 제2 데이터선(Dn+1)을 통해 인가되는 데이터 전압보다 높은 값을 가지게 된다.

[0053] 또한, 제4 화소(PX(i+1, j+1))의 제1 액정 축전기(C1ca)의 한 단자는 제3 스위칭 소자(Qc)의 출력 단자에 연결되어, 제3 스위칭 소자(Qc)를 통해, 제2 기준 전압선(C2)에 인가되는 기준 전압에 의하여 증압된다. 이때, 제2 기준 전압선(C2)에 인가되는 제2 기준 전압은 제3 데이터선(Dn+2)에 인가되는 데이터 전압과 동일한 극성을 가지고, 제3 데이터선(Dn+2)에 인가되는 데이터 전압보다 높은 값을 가질 수 있다. 따라서, 제3 스위칭 소자(Qc)를 통하여, 상대적으로 높은 크기를 가지는 전압이 인가되는 제2 기준 전압선(C2)의 전압이 분압되어, 제1 액정 축전기(C1ca)에 충전되는 전압의 크기는 데이터 전압의 크기보다 커지게 된다.

[0054] 제1 액정 축전기(C1ca)에 충전된 전압과 제2 액정 축전기(C1cb)에 충전된 전압은 서로 달라지게 된다. 제1 액정 축전기(C1ca)에 충전된 전압과 제2 액정 축전기(C1cb)에 충전된 전압이 서로 다르므로 제1 부화소와 제2 부화소에서 액정 분자들이 기울어지는 각도가 다르게 되고, 이에 따라 두 부화소의 휘도가 달라진다. 따라서, 제1 액정 축전기(C1ca)에 충전되는 전압과 제2 액정 축전기(C1cb)의 충전되는 전압을 적절히 조절하면 측면에서 바라보는 영상이 정면에서 바라보는 영상에 최대한 가깝게 되도록 할 수 있고, 이에 따라 측면 시인성을 개선할 수 있다.

[0055] 그러면, 도 2 및 도 3을 참고하여, 본 발명의 한 실시예에 따른 액정 표시 장치에 대하여 설명한다. 도 2는 본 발명의 한 실시예에 따른 액정 표시 장치의 배치도이고, 도 3은 도 2의 액정 표시 장치를 III-III 선을 따라 잘라 도시한 단면도이다.

[0056] 도 2 및 도 3을 참고하면, 본 발명의 한 실시예에 따른 액정 표시 장치는 서로 마주보는 하부 표시판(100)과 상부 표시판(200), 그리고 두 표시판(100, 200) 사이에 주입되어 있는 액정층(3)을 포함한다.

[0057] 먼저 하부 표시판(100)에 대하여 설명한다.

[0058] 제1 절연 기판(110) 위에 복수의 게이트선(121) 및 복수의 기준 전압선(131a, 131b)을 포함하는 게이트 도전체가 배치되어 있다.

[0059] 게이트선(121)은 게이트 신호를 전달하며, 제1 게이트 전극(124a), 제2 게이트 전극(124b) 및 제3 게이트 전극(124c)을 포함한다.

[0060] 기준 전압선(131a, 131b)은 제1 기준 전압을 전달하는 제1 기준 전압선(131a)과 제2 기준 전압을 전달하는 제2 기준 전압선(131b)을 포함한다.

[0061] 제1 기준 전압선(131a)과 제2 기준 전압선(131b)은 두 개의 데이터선(171) 사이에 배치되어 있는 하나의 화소 열을 따라 좌측과 우측에 배치된다. 즉, 제1 기준 전압선(131a)의 일부분은 하나의 화소 열을 따라 좌측에 위치하고, 다른 일부분은 하나의 화소 열을 따라 우측에 위치한다. 이와 유사하게, 제2 기준 전압선(131b)의 일부분은 하나의 화소 열을 따라 좌측에 위치하고, 다른 일부분은 하나의 화소 열을 따라 우측에 위치한다.

[0062] 제1 기준 전압선(131a)은 게이트선(121)과 나란한 가로부와 데이터선(171)과 나란한 세로부를 가진다. 이와 유사하게, 제2 기준 전압선(131b)은 게이트선(121)과 나란한 가로부와 데이터선(171)과 나란한 세로부를 가진다.

[0063] 게이트선(121)과 기준 전압선(131a, 131b) 위에는 게이트 절연막(140)이 배치되어 있다.

[0064] 게이트 절연막(140) 위에는 제1 반도체(154a), 제2 반도체(154b), 그리고 제3 반도체(154c)가 배치되어 있다.

[0065] 제1 반도체(154a), 제2 반도체(154b), 그리고 제3 반도체(154c) 위에는 저항성 접촉 부재(ohmic contact)(165a, 163c, 165c)가 배치되어 있다. 반도체(154a, 154b, 154c)는 산화물 반도체를 포함할 수 있고, 반도체(154a, 154b, 154c)가 산화물 반도체를 포함하는 경우, 저항성 접촉 부재는 생략될 수 있다.

[0066] 저항성 접촉 부재(165a, 163c, 165c) 및 게이트 절연막(140) 위에는 제1 소스 전극(173a)과 제2 소스 전극(173b)을 포함하는 데이터선(171), 제3 소스 전극(173c), 제1 드레인 전극(175a), 제2 드레인 전극(175b), 그

리고 제3 드레인 전극(175c)을 포함하는 데이터 도전체가 형성되어 있다. 제1 드레인 전극(175a)과 제3 드레인 전극(175c)은 서로 연결되어 있다.

- [0067] 데이터 도전체 위에는 보호막(passivation layer)(180)이 배치되어 있다. 보호막(180)은 무기 절연물 또는 유기 절연물을 포함할 수 있다.
- [0068] 보호막(180)에는 제1 드레인 전극(175a)의 일부를 드러내는 제1 접촉 구멍(185a), 제2 드레인 전극(175b)의 일부를 드러내는 제2 접촉 구멍(185b)이 형성되어 있다.
- [0069] 보호막(180) 위에는 제1 부화소 전극(191a)과 제2 부화소 전극(191b)이 형성되어 있다.
- [0070] 제1 부화소 전극(191a)은 제1 접촉 구멍(185a)을 통해 제1 드레인 전극(175a)과 물리적 전기적으로 연결되고, 제2 부화소 전극(191b)은 제2 접촉 구멍(185b)을 통해 제2 드레인 전극(175b)과 물리적 전기적으로 연결된다.
- [0071] 제1 부화소 전극(191a)과 제2 부화소 전극(191b)은 게이트선(121)을 사이에 두고 서로 분리되어, 게이트선(121)을 중심으로 화소 영역의 위와 아래에 배치되어 열 방향으로 이웃한다. 제1 부화소 전극(191a)과 제2 부화소 전극(191b)은 도 4에 도시한 기본 전극 또는 그 변형을 하나 이상 포함할 수 있다.
- [0072] 제2 부화소 전극(191b)의 면적은 상기 제1 부화소 전극(191a)의 면적보다 넓을 수 있다.
- [0073] 제1 게이트 전극(124a), 제1 반도체(154a), 제1 소스 전극(173a) 및 제1 드레인 전극(175a)은 제1 스위칭 소자(Qa)를 이루고, 제2 게이트 전극(124b), 제2 반도체(154b), 제2 소스 전극(173b) 및 제2 드레인 전극(175b)은 제2 스위칭 소자(Qb)를 이루고, 제3 게이트 전극(124c), 제3 반도체(154c), 제3 소스 전극(173c) 및 제3 드레인 전극(175c)은 제3 스위칭 소자(Qc)를 이룬다.
- [0074] 이제 상부 표시판(200)에 대하여 설명한다.
- [0075] 제2 절연 기판(210) 위에 차광 부재(light blocking member)(220)가 위치한다. 차광 부재(220)는 블랙 매트릭스(black matrix)라고도 하며 빛샘을 막아준다. 제2 절연 기판(210) 및 차광 부재(220) 위에는 복수의 색필터(230)가 배치된다. 색필터(230) 위에는 덮개막(250)이 배치된다. 덮개막(250)은 색필터(230) 및 차광 부재(220)가 들뜨는 것을 방지하고 색필터(230)로부터 유입되는 용제(solvent)와 같은 유기물에 의한 액정층(3)의 오염을 억제하여 화면 구동 시 초래할 수 있는 잔상과 같은 불량을 방지하며, 생략 가능하다. 덮개막(250) 위에는 공통 전극(270)이 배치된다.
- [0076] 도시한 실시예에 따른 액정 표시 장치에서, 차광 부재(220)와 색필터(230)는 상부 표시판(200)에 배치되지만, 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 차광 부재(220) 및 색필터(230)는 하부 표시판(100)에 배치될 수 있다. 이 경우, 하부 표시판(100)의 보호막(180) 대신 색필터(230)가 배치될 수 있다.
- [0077] 제1 부화소 전극(191a)과 공통 전극(270)은 그 사이의 액정층(3)과 함께 제1 액정 축전기(C1ca)를 이루고, 제2 부화소 전극(191b)과 공통 전극(270)은 그 사이의 액정층(3)과 함께 제2 액정 축전기(C1cb)를 이룬다.
- [0078] 제1 부화소 전극(191a)과 제2 부화소 전극(191b)에 인가된 전압과 공통 전극(270)에 인가되는 공통 전압에 의해, 액정층(3)에 전기장이 가해지고, 전기장 세기에 따라 액정층(3)의 액정 분자의 방향을 결정한다. 이와 같이 액정 분자의 방향에 따라 액정층(3)을 통과하는 빛의 휘도가 달라진다.
- [0079] 제1 부화소 전극(191a)은 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 세로부와 중첩하여, 제1 유지 축전기(Cst1) 및 제2 유지 축전기(Cst2)를 이루며, 제1 액정 축전기(C1ca)의 전압 유지 능력을 강화한다. 제2 부화소 전극(191b)은 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 세로부와 중첩하여, 제3 유지 축전기(Cst3) 및 제4 유지 축전기(Cst4)를 이루며, 제2 액정 축전기(C1cb)의 전압 유지 능력을 강화한다.
- [0080] 제1 부화소 전극(191a)은 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)와 적어도 일부 중첩한다. 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)의 길이 및 폭은 서로 거의 같다. 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)는 제1 기준 전압선(131a)의 제1 가로부(132a1)에 의해 서로 연결되어 있다. 제1 기준 전압선(131a)의 제1 가로부(132a1)는 제1 부화소 전극(191a)과 중첩한다.
- [0081] 제1 부화소 전극(191a)은 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)와 적어도 일부 중첩한다. 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)의 길이 및 폭은 서로 거의 같다. 제2 기준 전압선(131b)의

두 개의 제2 세로부(133b1)는 제2 기준 전압선(131b)의 제2 가로부(132b1)에 의해 서로 연결되어 있다.

- [0082] 제1 기준 전압선(131a)의 제1 세로부(133a1)와 제2 기준 전압선(131b)의 제2 세로부(133b1)은 서로 이격되어 있다. 제1 부화소 전극(191a)과 제1 기준 전압선(131a)의 제1 세로부(133a1)의 중첩 면적은 제1 부화소 전극(191a)과 제2 기준 전압선(131b)의 제2 세로부(133b1)의 중첩 면적과 거의 같다.
- [0083] 제2 부화소 전극(191b)은 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)와 적어도 일부 중첩한다. 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)의 길이 및 폭은 서로 거의 같다. 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)는 제1 기준 전압선(131a)의 제3 가로부(132a2)에 의해 서로 연결되어 있다. 제1 기준 전압선(131a)의 제3 가로부(132a2)는 제1 부화소 전극(191a)과 중첩한다.
- [0084] 제2 부화소 전극(191b)은 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)와 적어도 일부 중첩한다. 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)의 길이와 폭은 서로 거의 같다. 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)는 제2 기준 전압선(131b)의 제4 가로부(132b2)에 의해 서로 연결되어 있다.
- [0085] 제1 기준 전압선(131a)의 제3 세로부(133a2)와 제2 기준 전압선(131b)의 제4 세로부(133b2)는 서로 이격되어 있다. 제2 부화소 전극(191b)과 제1 기준 전압선(131a)의 제3 세로부(133a2)의 중첩 면적은 제2 부화소 전극(191b)과 제2 기준 전압선(131b)의 제4 세로부(133b2)의 중첩 면적과 거의 같다.
- [0086] 제1 부화소 전극(191a)의 좌측과 우측에 각기 제1 기준 전압선(131a)의 두 개의 세로부가 위치하고, 제1 부화소 전극(191a)의 좌측과 우측에 각기 제2 기준 전압선(131b)의 두 개의 세로부가 위치한다. 따라서, 제1 부화소 전극(191a)의 좌측이나 우측으로 오정렬이 발생하더라도, 제1 부화소 전극(191a)과 제1 기준 전압선(131a)의 제1 세로부(133a1), 그리고 제2 기준 전압선(131b)의 제2 세로부(133b1)와 중첩하는 면적은 일정할 수 있다.
- [0087] 그러므로, 제1 부화소 전극(191a)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제1 부화소 전극(191a)의 전압 변화를 방지할 수 있다.
- [0088] 이와 유사하게, 제2 부화소 전극(191b)의 좌측과 우측에 각기 제1 기준 전압선(131a)의 두 개의 세로부가 위치하고, 제2 부화소 전극(191b)의 좌측과 우측에 각기 제2 기준 전압선(131b)의 두 개의 세로부가 위치한다. 따라서, 제2 부화소 전극(191b)의 좌측이나 우측으로 오정렬이 발생하더라도, 제2 부화소 전극(191b)과 제1 기준 전압선(131a)의 제3 세로부(132b1), 그리고 제2 기준 전압선(131b)의 제4 세로부(133b2)와 중첩하는 면적은 일정할 수 있다.
- [0089] 그러므로, 제2 부화소 전극(191b)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제2 부화소 전극(191b)의 전압 변화를 방지할 수 있다.
- [0090] 본 발명의 실시예에 따른 액정 표시 장치의 경우, 각 부화소 전극(191a, 191b)의 좌측과 우측에 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)을 위치시켜, 각 부화소 전극(191a, 191b)이 좌측이나 우측으로 오정렬이 발생하더라도, 각 부화소 전극(191a, 191b)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)이 중첩하는 면적을 일정하게 유지할 수 있다.
- [0091] 그러므로, 제1 부화소 전극(191a)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제1 부화소 전극(191a)의 전압 변화를 방지할 수 있다.
- [0092] 또한, 제1 기준 전압선(131a)의 제1 가로부(132a1)는 제1 부화소 전극(191a)의 중앙 부분에 위치하고, 제2 기준 전압선(131b)의 두 개의 제2 가로부(132b1)는 제1 부화소 전극(191a)의 위측과 아래측의 가장 자리에 인접하여 배치된다. 따라서, 제1 부화소 전극(191a)이 위측과 아래측으로 오정렬이 발생하더라도, 제1 기준 전압선(131a)의 제1 가로부(132a1)와 제2 기준 전압선(131b)의 제2 가로부(132b1)와 중첩하는 면적은 일정하게 유지된다. 즉, 제1 부화소 전극(191a)이 위측과 아래측으로 오정렬이 발생하더라도, 제1 부화소 전극(191a)과 제1 기준 전압선(131a)의 제1 가로부(132a1)의 중첩 면적은 제1 부화소 전극(191a)과 제2 기준 전압선(131b)의 제2 가로부(132b1)와 중첩하는 면적은 서로 거의 같을 수 있다.
- [0093] 이와 유사하게, 제1 기준 전압선(131a)의 두 개의 제3 가로부(132a2)는 제2 부화소 전극(191b)의 위측과 아래측의 가장 자리에 인접하여 배치하고, 제2 기준 전압선(131b)의 제4 가로부(132b2)는 제2 부화소 전극(191b)의 중앙 부분에 위치한다. 따라서, 제2 부화소 전극(191b)이 위측과 아래측으로 오정렬이 발생하더라도, 제1 기준 전압선(131a)의 제3 가로부(132a2)와 제2 기준 전압선(131b)의 제4 가로부(132b2)와 중첩하는 면적은 일정하게

유지된다. 즉, 제2 부화소 전극(191b)이 위쪽과 아래쪽으로 오정렬이 발생하더라도, 제2 부화소 전극(191b)과 제1 기준 전압선(131a)의 제3 가로부(132a2)가 중첩하는 면적은 제2 부화소 전극(191b)과 제2 기준 전압선(133b)의 제4 가로부(132b2)와 중첩하는 면적은 서로 거의 같을 수 있다.

[0094] 그러면, 도 4를 참고하여, 본 발명의 한 실시예에 따른 액정 표시 장치의 기본 전극에 대하여 설명한다. 도 4는 본 발명의 한 실시예에 따른 액정 표시 장치의 전기장 생성 전극의 한 기본 영역을 도시한 평면도이다.

[0095] 도 4를 참고하면, 기본 전극(191)의 전체적인 모양은 사각형이며 가로 줄기부(193) 및 이와 직교하는 세로 줄기부(192)로 이루어진 십자형 줄기부를 포함한다. 또한 기본 전극(191)은 가로 줄기부(193)와 세로 줄기부(192)에 의해 제1 부영역(Da), 제2 부영역(Db), 제3 부영역(Dc), 그리고 제4 부영역(Dd)으로 나뉘어지며 각 부영역(Da-Dd)은 복수의 제1 내지 제4 미세 가지부(194a, 194b, 194c, 194d)를 포함한다.

[0096] 제1 미세 가지부(194a)는 가로 줄기부(193) 또는 세로 줄기부(192)에서부터 왼쪽 위 방향으로 비스듬하게 뻗어 있으며, 제2 미세 가지부(194b)는 가로 줄기부(193) 또는 세로 줄기부(192)에서부터 오른쪽 위 방향으로 비스듬하게 뻗어 있다. 또한 제3 미세 가지부(194c)는 가로 줄기부(193) 또는 세로 줄기부(192)에서부터 왼쪽 아래 방향으로 뻗어 있으며, 제4 미세 가지부(194d)는 가로 줄기부(193) 또는 세로 줄기부(192)에서부터 오른쪽 아래 방향으로 비스듬하게 뻗어 있다.

[0097] 제1 내지 제4 미세 가지부(194a, 194b, 194c, 194d)는 게이트선(121a, 121b) 또는 가로 줄기부(193)와 대략 45도 또는 135도의 각을 이룬다. 또한 이웃하는 두 부영역(Da, Db, Dc, Dd)의 미세 가지부(194a, 194b, 194c, 194d)는 서로 직교할 수 있다.

[0098] 액정층(3)에 전기장을 인가하면, 제1 내지 제4 미세 가지부(194a, 194b, 194c, 194d)의 변은 프린지 필드를 형성한다. 이에 의해, 액정 분자(31)들은 미세 가지부(194a, 194b, 194c, 194d)의 길이 방향에 평행한 방향으로 기울어진다.

[0099] 기본 전극(191)은 미세 가지부(194a, 194b, 194c, 194d)의 길이 방향이 서로 다른 네 개의 부영역(Da-Dd)을 포함하므로 액정 분자(31)가 기울어지는 방향은 대략 네 방향이 되며 액정 분자(31)의 배향 방향이 다른 네 개의 도메인이 액정층(3)에 형성된다. 이와 같이 액정 분자가 기울어지는 방향을 다양하게 하면 액정 표시 장치의 기준 시야각이 커진다.

[0100] 그러면, 도 5를 참고하여, 본 실시예에 따른 액정 표시 장치의 제1 기준 전압선(131a)과 제2 기준 전압선(131b)의 배치에 대하여 설명한다. 도 5는 본 발명의 한 실시예에 따른 액정 표시 장치의 전압 인가선과 화소 전극의 배치를 도시한 배치도이다.

[0101] 도 5를 참고하면, 각 화소 영역에 배치되어 있는 제1 기준 전압선(131a)과 제2 기준 전압선(131b)의 가로 연결선은 제1 부화소 전극(191a)과 제2 부화소 전극(191b)의 중앙 부분 또는 제1 부화소 전극(191a)과 제2 부화소 전극(191b)의 위쪽과 아래쪽에 위치한다. 또한, 일부 인접 화소에 배치되는 두 개의 제1 기준 전압선(131a) 또는 두 개의 제2 기준 전압선(131b)은 두 개의 접촉 구멍(186a, 186b) 위에 형성되어 있는 연결 부재(92)를 통해 서로 연결된다. 이처럼 인접한 화소에 배치되어 있는 두 개의 제1 기준 전압선(131a) 또는 두 개의 제2 기준 전압선(131b)을 서로 연결함으로써, 신호 지연을 방지할 수 있다.

[0102] 앞서 설명한 바와 같이, 제1 부화소 전극(191a)은 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)와 적어도 일부 중첩하는데, 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)의 길이 및 폭은 서로 거의 같다. 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)는 제1 기준 전압선(131a)의 제1 가로부(132a1)에 의해 서로 연결되어 있다. 제1 기준 전압선(131a)의 제1 가로부(132a1)는 제1 부화소 전극(191a)과 중첩한다.

[0103] 제1 부화소 전극(191a)은 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)와 적어도 일부 중첩하는데, 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)의 길이 및 폭은 서로 거의 같다. 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)는 제2 기준 전압선(131b)의 제2 가로부(132b1)에 의해 서로 연결되어 있다.

[0104] 제2 부화소 전극(191b)은 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)와 적어도 일부 중첩한다. 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)의 길이 및 폭은 서로 거의 같다. 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)는 제1 기준 전압선(131a)의 제3 가로부(132a2)에 의해 서로 연결되어 있다. 제1 기

준 전압선(131a)의 제3 가로부(132a2)는 제1 부화소 전극(191a)과 중첩한다.

- [0105] 제2 부화소 전극(191b)은 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)와 적어도 일부 중첩한다. 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)의 길이와 폭은 서로 거의 같다. 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)는 제2 기준 전압선(131b)의 제4 가로부(132b2)에 의해 서로 연결되어 있다.
- [0106] 제1 부화소 전극(191a)의 좌측과 우측에 각기 제1 기준 전압선(131a)의 두 개의 세로부가 위치하고, 제1 부화소 전극(191a)의 좌측과 우측에 각기 제2 기준 전압선(131b)의 두 개의 세로부가 위치한다. 따라서, 제1 부화소 전극(191a)의 좌측이나 우측으로 오정렬이 발생하더라도, 제1 부화소 전극(191a)과 제1 기준 전압선(131a)의 제1 세로부(133a1), 그리고 제2 기준 전압선(131b)의 제2 세로부(133b1)와 중첩하는 면적은 일정할 수 있다.
- [0107] 그러므로, 제1 부화소 전극(191a)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제1 부화소 전극(191a)의 전압 변화를 방지할 수 있다.
- [0108] 이와 유사하게, 제2 부화소 전극(191b)의 좌측과 우측에 각기 제1 기준 전압선(131a)의 두 개의 세로부가 위치하고, 제2 부화소 전극(191b)의 좌측과 우측에 각기 제2 기준 전압선(131b)의 두 개의 세로부가 위치한다. 따라서, 제2 부화소 전극(191b)의 좌측이나 우측으로 오정렬이 발생하더라도, 제2 부화소 전극(191b)과 제1 기준 전압선(131a)의 제3 세로부(132b1), 그리고 제2 기준 전압선(131b)의 제4 세로부(133b2)와 중첩하는 면적은 일정할 수 있다.
- [0109] 그러므로, 제2 부화소 전극(191b)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제2 부화소 전극(191b)의 전압 변화를 방지할 수 있다.
- [0110] 만일, 제1 부화소 전극(191a)의 좌측과 우측 중 어느 한 측에 제1 기준 전압선(131a)이 위치하고, 나머지 한 측에 제2 기준 전압선(131b)이 위치하게 되면, 제1 부화소 전극(191a)의 좌측으로 오정렬이 발생할 경우, 제1 기준 전압선(131a) 및 제2 기준 전압선(131b) 중 제1 부화소 전극(191a)의 좌측에 위치하는 것과의 중첩 면적이 넓어지고, 우측에 위치하는 것과의 중첩 면적은 좁아지게 된다. 이와 유사하게, 제1 부화소 전극(191a)의 우측으로 오정렬이 발생할 경우, 제1 기준 전압선(131a) 및 제2 기준 전압선(131b) 중 제1 부화소 전극(191a)의 우측에 위치하는 것과의 중첩 면적이 넓어지고, 좌측에 위치하는 것과의 중첩 면적은 좁아지게 된다. 이 경우, 서로 다른 크기의 제1 전압과 제2 전압이 인가되는 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)과의 중첩 면적의 차이에 따라, 제1 부화소 전극(191a)의 전압이 변동하게 된다. 제2 부화소 전극(191b)의 좌측과 우측 중 어느 한 측에 제1 기준 전압선(131a)이 위치하고, 나머지 한 측에 제2 기준 전압선(131b)이 위치하는 경우도 이와 유사하다.
- [0111] 그러나, 앞서 설명하였듯이, 본 발명의 실시예에 따른 액정 표시 장치의 경우, 각 부화소 전극(191a, 191b)의 좌측과 우측에 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)을 위치시켜, 각 부화소 전극(191a, 191b)이 좌측이나 우측으로 오정렬이 발생하더라도, 각 부화소 전극(191a, 191b)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)이 중첩하는 면적을 일정하게 유지할 수 있다.
- [0112] 그러므로, 제1 부화소 전극(191a)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제1 부화소 전극(191a)의 전압 변화를 방지할 수 있다.
- [0113] 또한, 제1 기준 전압선(131a)의 제1 가로부(132a1)는 제1 부화소 전극(191a)의 중앙 부분에 위치하고, 제2 기준 전압선(131b)의 두 개의 제2 가로부(132b1)는 제1 부화소 전극(191a)의 위측과 아래측의 가장 자리에 인접하여 배치된다. 따라서, 제1 부화소 전극(191a)이 위쪽과 아래쪽으로 오정렬이 발생하더라도, 제1 기준 전압선(131a)의 제1 가로부(132a1)와 제2 기준 전압선(131b)의 제2 가로부(132b1)와 중첩하는 면적은 일정하게 유지된다.
- [0114] 이와 유사하게, 제1 기준 전압선(131a)의 두 개의 제3 가로부(132a2)는 제2 부화소 전극(191b)의 위측과 아래측의 가장 자리에 인접하여 배치하고, 제2 기준 전압선(131b)의 제4 가로부(132b2)는 제2 부화소 전극(191b)의 중앙 부분에 위치한다. 따라서, 제2 부화소 전극(191b)이 위쪽과 아래쪽으로 오정렬이 발생하더라도, 제1 기준 전압선(131a)의 제3 가로부(132a2)와 제2 기준 전압선(131b)의 제4 가로부(132b2)와 중첩하는 면적은 일정하게 유지된다.
- [0115] 도 6을 참고하여, 제1 기준 전압과 제2 기준 전압이 인가되는 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)과 각 화소 전극(191) 사이의 중첩에 따른 전압 변화에 대하여 설명한다. 도 6은 프레임 별로 인가되는 전압

에 따른 화소 영역의 전압 변화를 설명하기 위한 과형도이다.

- [0116] 앞서 설명한 바와 같이, 각 부화소 전극(191a, 191b)은 서로 다른 극성의 제1 기준 전압 및 제2 기준 전압이 인가되는 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)과 중첩하여 유지 축전기를 이룬다.
- [0117] 이 때, 제1 부화소 전극(191a)의 좌측과 우측에 각기 제1 기준 전압선(131a)의 두 개의 세로부가 위치하고, 제1 부화소 전극(191a)의 좌측과 우측에 각기 제2 기준 전압선(131b)의 두 개의 세로부가 위치한다. 따라서, 제1 부화소 전극(191a)의 좌측이나 우측으로 오정렬이 발생하더라도, 제1 부화소 전극(191a)과 제1 기준 전압선(131a)의 제1 세로부(133a1), 그리고 제2 기준 전압선(131b)의 제2 세로부(133b1)와 중첩하는 면적은 일정할 수 있다.
- [0118] 그러므로, 제1 부화소 전극(191a)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제1 부화소 전극(191a)의 전압 변화를 방지할 수 있다.
- [0119] 이와 유사하게, 제2 부화소 전극(191b)의 좌측과 우측에 각기 제1 기준 전압선(131a)의 두 개의 세로부가 위치하고, 제2 부화소 전극(191b)의 좌측과 우측에 각기 제2 기준 전압선(131b)의 두 개의 세로부가 위치한다. 따라서, 제2 부화소 전극(191b)의 좌측이나 우측으로 오정렬이 발생하더라도, 제2 부화소 전극(191b)과 제1 기준 전압선(131a)의 제3 세로부(132b1), 그리고 제2 기준 전압선(131b)의 제4 세로부(133b2)와 중첩하는 면적은 일정할 수 있다.
- [0120] 그러므로, 제2 부화소 전극(191b)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제2 부화소 전극(191b)의 전압 변화를 방지할 수 있다.
- [0121] 도 6을 참고하면, 제1 기준 전압선(131a)에 인가되는 제1 기준 전압(V_{c1})은 제1 프레임 동안 약 15V의 값을 가지고, 제2 프레임 동안 약 0V의 값을 가지고, 제3 프레임 동안 약 15V의 값을 가진다. 또한, 제2 기준 전압선(131b)에 인가되는 제2 기준 전압(V_{c2})은 제1 프레임 동안 약 0V의 값을 가지고, 제2 프레임 동안 약 15V의 값을 가지고, 제3 프레임 동안 약 0V의 값을 가진다.
- [0122] 이처럼, 서로 다른 극성을 가지는 제1 기준 전압(V_{c1})과 제2 기준 전압(V_{c2})이 프레임 별로 극성이 변화하더라도, 각 부화소 전극(191a, 191b)은 제1 기준 전압선(131a)과 제2 기준 전압선(131b)과 모두 중첩하고, 각 부화소 전극(191a, 191b)의 오정렬이 발생하더라도, 각 부화소 전극(191a, 191b)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b) 사이의 중첩부의 면적이 변화하지 않기 때문에, 제1 기준 전압(V_{c1}) 및 제2 기준 전압(V_{c2})의 극성 변화에 따른 유지 축전기의 유지 용량 변화는 서로 상쇄되어, 각 부화소 전극(191a, 191b)에 충전되는 전압(V_p)의 크기에는 영향을 주지 않아, 일정하게 유지될 수 있다.
- [0123] 또한, 본 발명의 실시예에 따른 액정 표시 장치는 화소 전극을 제1 부화소 전극과 제2 부화소 전극으로 구분하고, 제1 부화소 전극과 제2 부화소 전극에 동일한 데이터 전압을 인가하고, 제1 부화소 전극과 기준 전압선에 연결된 박막 트랜지스터를 포함함으로써, 제1 부화소 전극의 전압을 데이터 전압보다 높게 조절할 수 있다. 이에 따라, 저계조 영역에서의 계조 변화를 완만하게 조절할 수 있어, 저계조 영역에서 정확한 계조 표현이 가능하고, 높은 휘도를 얻을 수 있으면서도, 측면 시인성을 정면 시인성에 가깝게 하여 시인성을 개선할 수 있다.
- [0124] 그러면, 도 7을 참고하여, 본 발명의 다른 한 실시예에 따른 액정 표시 장치에 대하여 설명한다. 도 7은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 배치도이다.
- [0125] 도 7을 참고하면, 본 실시예에 따른 액정 표시 장치는 도 2 및 도 3을 참고로 설명한 실시예에 따른 액정 표시 장치와 거의 유사하다. 따라서, 유사한 부분에 관한 구체적인 설명은 생략한다.
- [0126] 도 7을 참고하면, 본 실시예에 따른 액정 표시 장치의 경우, 제1 기준 전압선(131a)과 제2 기준 전압선(131b)의 배치가 도 2에 도시한 실시예에 따른 액정 표시 장치와 다르다.
- [0127] 보다 구체적으로, 본 실시예에 따른 액정 표시 장치의 제1 기준 전압선(131a)은 제1 부화소 전극(191a)의 아래쪽 가장 자리와 나란한 제1 가로부(132a1)와 제1 가로부(132a1)로부터 제1 부화소 전극(191a)의 좌측과 우측 가장 자리를 따라 뻗어 있는 두 개의 제1 세로부(133a1)를 포함하고, 제2 부화소 전극(191b)의 위쪽 가장 자리와 나란한 제3 가로부(132a2)와 제3 가로부(132a2)로부터 제2 부화소 전극(191b)의 좌측과 우측 가장 자리를 따라 뻗어 있는 두 개의 제3 세로부(133a2)를 포함한다.
- [0128] 제1 부화소 전극(191a)의 아래쪽 가장 자리와 나란한 제1 가로부(132a1)와 제2 부화소 전극(191b)의 위쪽 가장 자리와 나란한 제3 가로부(133a2)는 각기 인접한 화소의 제1 기준 전압선(131a)과 연결되어 제1 전압을 인가 받

을 수 있다.

- [0129] 이와 유사하게, 제2 기준 전압선(131b)은 제1 부화소 전극(191a)의 위쪽 가장 자리와 나란한 제2 가로부(132b1)와 제2 가로부(132b1)로부터 제1 부화소 전극(191a)의 좌측과 우측 가장 자리를 따라 뻗어 있는 두 개의 제2 세로부(133b1)를 포함하고, 제2 부화소 전극(191b)의 아래쪽 가장 자리와 나란한 제4 가로부(132b2)와 제4 가로부(132b2)로부터 제2 부화소 전극(191b)의 좌측과 우측 가장 자리를 따라 뻗어 있는 두 개의 제4 세로부(133b2)를 포함한다.
- [0130] 제1 부화소 전극(191a)의 위쪽 가장 자리와 나란한 제2 가로부(132b1)와 제2 부화소 전극(191b)의 아래쪽 가장 자리와 나란한 제4 가로부(133b2)는 각기 인접한 화소의 제2 기준 전압선(131b)과 연결되어 제2 전압을 인가 받을 수 있다.
- [0131] 제1 부화소 전극(191a)은 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)와 적어도 일부 중첩하는데, 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)의 길이 및 폭은 서로 거의 같다.
- [0132] 제1 부화소 전극(191a)은 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)와 적어도 일부 중첩하는데, 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)의 길이 및 폭은 서로 거의 같다.
- [0133] 제2 부화소 전극(191b)은 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)와 적어도 일부 중첩한다. 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)의 길이 및 폭은 서로 거의 같다.
- [0134] 제2 부화소 전극(191b)은 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)와 적어도 일부 중첩한다. 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)의 길이와 폭은 서로 거의 같다.
- [0135] 제1 부화소 전극(191a)의 좌측과 우측에 각기 제1 기준 전압선(131a)의 두 개의 세로부가 위치하고, 제1 부화소 전극(191a)의 좌측과 우측에 각기 제2 기준 전압선(131b)의 두 개의 세로부가 위치한다. 따라서, 제1 부화소 전극(191a)의 좌측이나 우측으로 오정렬이 발생하더라도, 제1 부화소 전극(191a)과 제1 기준 전압선(131a)의 제1 세로부(133a1), 그리고 제2 기준 전압선(131b)의 제2 세로부(133b1)와 중첩하는 면적은 일정할 수 있다.
- [0136] 그러므로, 제1 부화소 전극(191a)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제1 부화소 전극(191a)의 전압 변화를 방지할 수 있다.
- [0137] 이와 유사하게, 제2 부화소 전극(191b)의 좌측과 우측에 각기 제1 기준 전압선(131a)의 두 개의 세로부가 위치하고, 제2 부화소 전극(191b)의 좌측과 우측에 각기 제2 기준 전압선(131b)의 두 개의 세로부가 위치한다. 따라서, 제2 부화소 전극(191b)의 좌측이나 우측으로 오정렬이 발생하더라도, 제2 부화소 전극(191b)과 제1 기준 전압선(131a)의 제3 세로부(132b1), 그리고 제2 기준 전압선(131b)의 제4 세로부(133b2)와 중첩하는 면적은 일정할 수 있다.
- [0138] 그러므로, 제2 부화소 전극(191b)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제2 부화소 전극(191b)의 전압 변화를 방지할 수 있다.
- [0139] 이처럼, 본 발명의 실시예에 따른 액정 표시 장치의 경우, 각 부화소 전극(191a, 191b)의 좌측과 우측에 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)을 위치시켜, 각 부화소 전극(191a, 191b)이 좌측이나 우측으로 오정렬이 발생하더라도, 각 부화소 전극(191a, 191b)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)이 중첩하는 면적을 일정하게 유지할 수 있다.
- [0140] 그러므로, 제1 부화소 전극(191a)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제1 부화소 전극(191a)의 전압 변화를 방지할 수 있다.
- [0141] 앞서 도 1 내지 도 6을 참고로 설명한 실시예에 따른 액정 표시 장치의 모든 특징은 본 실시예에 따른 액정 표시 장치에 모두 적용 가능하다.
- [0142] 그러면, 도 8을 참고하여, 본 발명의 다른 한 실시예에 따른 액정 표시 장치에 대하여 설명한다. 도 8은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 배치도이다.

- [0143] 도 8을 참고하면, 본 실시예에 따른 액정 표시 장치는 도 2 및 도 7을 참고하여 설명한 실시예들에 따른 액정 표시 장치와 유사하다. 따라서, 유사한 부분에 관한 구체적인 설명은 생략한다.
- [0144] 도 8을 참고하면, 본 실시예에 따른 액정 표시 장치의 경우, 제1 기준 전압선(131a)과 제2 기준 전압선(131b)의 배치가 도 2 및 도 7에 도시한 실시예들에 따른 액정 표시 장치들과 다르다.
- [0145] 보다 구체적으로, 본 실시예에 따른 액정 표시 장치의 제1 기준 전압선(131a)은 제1 부화소 전극(191a)의 아래쪽 가장 자리와 나란한 제1 가로부(132a1)와 제1 가로부(132a1)로부터 제1 부화소 전극(191a)의 좌측과 우측 가장 자리를 따라 뻗어 있는 두 개의 제1 세로부(133a1)를 포함하고, 제2 부화소 전극(191b)의 위쪽 가장 자리와 나란한 제3 가로부(132a2)와 제3 가로부(132a2)로부터 제2 부화소 전극(191b)의 좌측과 우측 가장 자리를 따라 뻗어 있는 두 개의 제3 세로부(133a2)를 포함한다.
- [0146] 제1 부화소 전극(191a)의 아래쪽 가장 자리와 나란한 제1 가로부(132a1)는 우측에 배치된 화소의 제1 기준 전압선(131a)과 연결되어 있고, 제2 부화소 전극(191b)의 위쪽 가장 자리와 나란한 제3 가로부(133a2)는 우측에 배치된 화소의 제1 기준 전압선(131a)과 연결되어 제1 전압을 인가 받을 수 있다.
- [0147] 이와 유사하게, 제2 기준 전압선(131b)은 제1 부화소 전극(191a)의 위쪽 가장 자리와 나란한 제2 가로부(132b1)와 제2 가로부(132b1)로부터 제1 부화소 전극(191a)의 좌측과 우측 가장 자리를 따라 뻗어 있는 두 개의 제2 세로부(133b1)를 포함하고, 제2 부화소 전극(191b)의 아래쪽 가장 자리와 나란한 제4 가로부(132b2)와 제4 가로부(132b2)로부터 제2 부화소 전극(191b)의 좌측과 우측 가장 자리를 따라 뻗어 있는 두 개의 제4 세로부(133b2)를 포함한다.
- [0148] 제1 부화소 전극(191a)의 위쪽 가장 자리와 나란한 제2 가로부(132b1)는 좌측에 배치된 화소의 제2 기준 전압선(131b)과 연결되고, 제2 부화소 전극(191b)의 아래쪽 가장 자리와 나란한 제4 가로부(133b2)는 좌측에 배치된 화소의 제2 기준 전압선(131b)과 연결되어 제2 전압을 인가 받을 수 있다.
- [0149] 제1 부화소 전극(191a)은 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)와 적어도 일부 중첩하는데, 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제1 기준 전압선(131a)의 두 개의 제1 세로부(133a1)의 길이 및 폭은 서로 거의 같다.
- [0150] 제1 부화소 전극(191a)은 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)와 적어도 일부 중첩하는데, 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제2 기준 전압선(131b)의 두 개의 제2 세로부(133b1)의 길이 및 폭은 서로 거의 같다.
- [0151] 제2 부화소 전극(191b)은 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)와 적어도 일부 중첩한다. 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제1 기준 전압선(131a)의 두 개의 제3 세로부(133a2)의 길이 및 폭은 서로 거의 같다.
- [0152] 제2 부화소 전극(191b)은 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)와 적어도 일부 중첩한다. 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)는 각기 제1 부화소 전극(191a)의 좌측과 우측에 위치한다. 제2 기준 전압선(131b)의 두 개의 제4 세로부(133b2)의 길이와 폭은 서로 거의 같다.
- [0153] 제1 부화소 전극(191a)의 좌측과 우측에 각기 제1 기준 전압선(131a)의 두 개의 세로부가 위치하고, 제1 부화소 전극(191a)의 좌측과 우측에 각기 제2 기준 전압선(131b)의 두 개의 세로부가 위치한다. 따라서, 제1 부화소 전극(191a)의 좌측이나 우측으로 오정렬이 발생하더라도, 제1 부화소 전극(191a)과 제1 기준 전압선(131a)의 제1 세로부(133a1), 그리고 제2 기준 전압선(131b)의 제2 세로부(133b1)와 중첩하는 면적은 일정할 수 있다.
- [0154] 그러므로, 제1 부화소 전극(191a)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제1 부화소 전극(191a)의 전압 변화를 방지할 수 있다.
- [0155] 이와 유사하게, 제2 부화소 전극(191b)의 좌측과 우측에 각기 제1 기준 전압선(131a)의 두 개의 세로부가 위치하고, 제2 부화소 전극(191b)의 좌측과 우측에 각기 제2 기준 전압선(131b)의 두 개의 세로부가 위치한다. 따라서, 제2 부화소 전극(191b)의 좌측이나 우측으로 오정렬이 발생하더라도, 제2 부화소 전극(191b)과 제1 기준 전압선(131a)의 제3 세로부(132b1), 그리고 제2 기준 전압선(131b)의 제4 세로부(133b2)와 중첩하는 면적은 일정할 수 있다.
- [0156] 그러므로, 제2 부화소 전극(191b)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제2 부화소 전극(191b)의 전압 변화를 방지할 수 있다.

- [0157] 이처럼, 본 발명의 실시예에 따른 액정 표시 장치의 경우, 각 부화소 전극(191a, 191b)의 좌측과 우측에 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)을 위치시켜, 각 부화소 전극(191a, 191b)이 좌측이나 우측으로 오정렬이 발생하더라도, 각 부화소 전극(191a, 191b)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)이 중첩하는 면적을 일정하게 유지할 수 있다.
- [0158] 그러므로, 제1 부화소 전극(191a)과 제1 기준 전압선(131a) 및 제2 기준 전압선(131b)의 중첩 면적 변화에 따른 제1 부화소 전극(191a)의 전압 변화를 방지할 수 있다.
- [0159] 앞서 도 1 내지 도 6, 그리고 도 7을 참고로 설명한 실시예에 따른 액정 표시 장치의 모든 특징은 본 실시예에 따른 액정 표시 장치에 모두 적용 가능하다.
- [0160] 그러면, 도 9 및 도 10을 참고하여, 도 8에 도시한 실시예에 따른 액정 표시 장치의 제1 기준 전압선(131a)과 제2 기준 전압선(131b)의 배치의 예에 대하여 설명한다. 도 9는 본 발명의 한 실시예에 따른 액정 표시 장치의 전압 인가선과 화소 전극의 배치를 도시한 배치도이고, 도 10은 본 발명의 한 실시예에 따른 액정 표시 장치의 전압 인가선과 화소 전극의 배치를 도시한 배치도이다.
- [0161] 도 9 및 도 10을 참고하면, 두 개의 화소 열에 배치되어 있는 화소 전극(191)과 중첩하는 제1 기준 전압선(131a)은 서로 연결되어 있고, 일부 화소에서는 두 개의 제2 접촉 구멍(187a, 187b) 위에 형성되어 있는 제2 연결 부재(93)를 통해 서로 연결된다. 또한, 두 개의 화소 열에 배치되어 있는 화소 전극(191)과 중첩하는 제2 기준 전압선(131b)은 서로 연결되어 있고, 일부 화소에서는 두 개의 제3 접촉 구멍(188a, 188b) 위에 형성되어 있는 제3 연결 부재(93)를 통해 서로 연결된다.
- [0162] 인접한 두 개의 화소 열마다 하나씩 제2 접촉 구멍(187a, 187b)과 제2 연결 부재(93)가 배치되고, 인접한 두 개의 화소 열마다 하나씩 제3 접촉 구멍(188a, 188b)과 제3 연결 부재(93)가 배치된다.
- [0163] 그러면, 도 11을 참고하여, 본 발명의 다른 한 실시예에 따른 액정 표시 장치에 대하여 설명한다. 도 11은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 배치도이다.
- [0164] 도 11을 참고하면, 본 실시예에 따른 액정 표시 장치는 도 2, 도 7, 그리고 도 8에 도시한 실시예들에 따른 액정 표시 장치들과 거의 유사하다. 따라서, 유사한 부분에 관한 구체적인 설명은 생략한다.
- [0165] 도 11을 참고하면, 본 실시예에 따른 액정 표시 장치의 경우, 제1 기준 전압선(131a)과 제2 기준 전압선(131b)의 배치가 도 2, 도 7, 도 8에 도시한 실시예들에 따른 액정 표시 장치들과 다르다.
- [0166] 보다 구체적으로, 본 실시예에 따른 액정 표시 장치의 제1 기준 전압선(131a)은 제1 부화소 전극(191a)의 왼쪽의 가장 자리와 위쪽과 아래쪽의 두 개의 가장 자리의 반을 둘러싸도록 형성되어 있는 제1 부분과 제2 부화소 전극(191b)의 왼쪽의 가장 자리와 위쪽과 아래쪽의 두 개의 가장 자리의 반을 둘러싸도록 형성되어 있는 제2 부분을 포함한다. 제1 부분과 제2 부분은 서로 연결될 수 있고, 하나의 화소에 위치한 제1 부분과 제2 부분이 서로 연결될 수 있으나, 인접한 화소에 위치한 제1 부분과 제2 부분이 서로 연결될 수도 있다.
- [0167] 제2 기준 전압선(131b)은 제1 부화소 전극(191a)의 오른쪽의 가장 자리와 위쪽과 아래쪽의 두 개의 가장 자리의 반을 둘러싸도록 형성되어 있는 제3 부분과 제2 부화소 전극(191b)의 오른쪽의 가장 자리와 위쪽과 아래쪽의 두 개의 가장 자리의 반을 둘러싸도록 형성되어 있는 제4 부분을 포함한다. 제3 부분과 제4 부분은 서로 연결될 수 있고, 하나의 화소에 위치한 제3 부분과 제4 부분이 서로 연결될 수도 있다. 도 11에서 제2 기준 전압선(131b)의 제3 부분과 제4 부분은 제4 접촉 구멍(189a, 189b)에 의해 드러나 있고, 제4 접촉 구멍(189a, 189b)에 의해 드러나 있는 제2 기준 전압선(131b)의 제3 부분과 제4 부분은 제4 연결 부재(95)에 의해 서로 연결된다.
- [0168] 또한, 본 실시예에 따른 액정 표시 장치는 제4 접촉 구멍(189a, 189b)에 의해 드러나 있는 제2 기준 전압선(131b)의 제3 부분과 제4 부분에 연결되어 있는 제1 보조 부재(31a)와 제2 보조 부재(31b)를 더 포함한다.
- [0169] 제1 보조 부재(31a)와 제2 보조 부재(31b)는 데이터선(171)과 동일한 층으로 이루어지며, 제1 보조 부재(31a)는 제1 부화소 전극(191a)과 중첩하고, 제2 보조 부재(31b)는 제2 부화소 전극(191b)과 중첩한다.
- [0170] 제1 보조 부재(31a)와 제2 보조 부재(31b)는 제1 부화소 전극(191a)과 제2 부화소 전극(191b)의 가로 방향의 가장자리와 중첩하도록 위치하여, 제1 부화소 전극(191a)과 제2 부화소 전극(191b)의 오정렬에 따라 제2 기준 전압선(131b)과 제1 부화소 전극(191a)과 제2 부화소 전극(191b)의 중첩 면적이 감소하거나 증가할 때, 제1 부화소 전극(191a) 및 제2 부화소 전극(191b)과 제1 보조 부재(31a) 및 제2 보조 부재(31b) 사이의 중첩 면적이 증

가하거나 감소하도록 하여, 제1 부화소 전극(191a)과 제1 기준 전압이 인가되는 배선과 제2 기준 전압이 인가되는 배선의 중첩 면적 변화를 방지하여 제1 부화소 전극(191a)의 전압 변화를 방지할 수 있다.

[0171] 보다 구체적으로, 제1 부화소 전극(191a)과 제1 기준 전압선(131a)과의 중첩 면적과 제1 부화소 전극(191a)과 제2 기준 전압선(131a) 및 제1 보조 부재(31a)와 중첩 면적은 서로 같도록 하여, 제1 부화소 전극(191a)과 제1 기준 전압이 인가되는 배선과 제2 기준 전압이 인가되는 배선의 중첩 면적 변화를 방지함으로써, 제1 부화소 전극(191a)의 전압 변화를 방지할 수 있다. 이와 유사하게, 제2 부화소 전극(191b)과 제1 기준 전압선(131a)의 중첩 면적과 제2 부화소 전극(191b)과 제2 기준 전압선(131a) 및 제2 보조 부재(31b)와의 중첩 면적은 서로 같도록 하여, 제2 부화소 전극(191b)과 제1 기준 전압이 인가되는 배선과 제2 기준 전압이 인가되는 배선의 중첩 면적 변화를 방지함으로써, 제1 부화소 전극(191a)의 전압 변화를 방지할 수 있다.

[0172] 앞서 도 1 내지 도 6, 도 7, 그리고 도 8을 참고로 설명한 실시예에 따른 액정 표시 장치의 모든 특징은 본 실시예에 따른 액정 표시 장치에 모두 적용 가능하다.

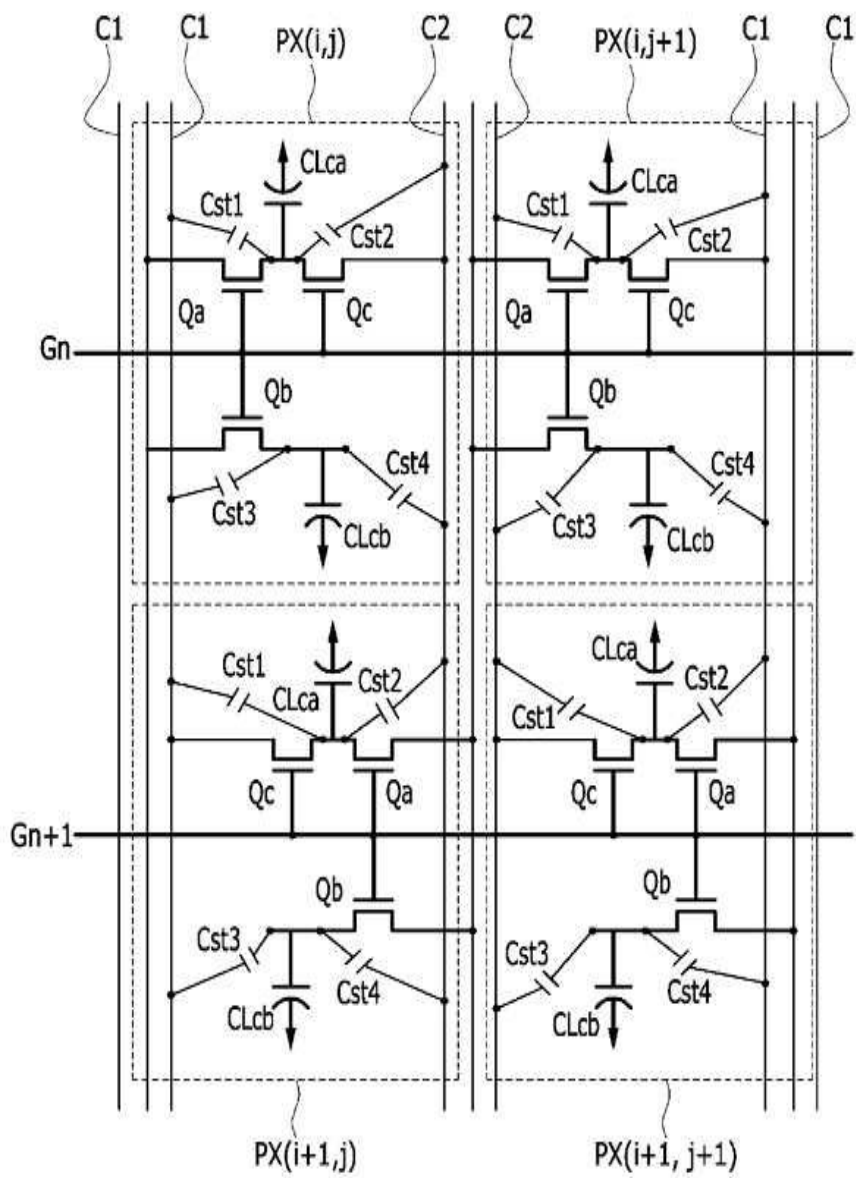
[0173] 본 발명의 실시예에 따른 액정 표시 장치의 경우, 각 부화소 전극의 좌측과 우측에 제1 기준 전압선 및 제2 기준 전압선의 일부분을 위치시켜, 각 부화소 전극이 좌측이나 우측으로 오정렬이 발생하더라도, 각 부화소 전극과 제1 기준 전압선 및 제2 기준 전압선이 중첩하는 면적을 일정하게 유지할 수 있다. 그러므로, 화소 전극과 제1 기준 전압선 및 제2 기준 전압선의 중첩 면적 변화에 따른 화소 전극의 전압 변화를 방지할 수 있다.

[0174] 본 발명의 실시예에 따른 액정 표시 장치는 화소 전극을 제1 부화소 전극과 제2 부화소 전극으로 구분하고, 제1 부화소 전극과 제2 부화소 전극에 동일한 데이터 전압을 인가하고, 제1 부화소 전극과 기준 전압선에 연결된 박막 트랜지스터를 포함함으로써, 제1 부화소 전극의 전압을 데이터 전압보다 높게 조절할 수 있다. 이에 따라, 저계조 영역에서의 계조 변화를 완만하게 조절할 수 있어, 저계조 영역에서 정확한 계조 표현이 가능하고, 높은 휘도를 얻을 수 있으면서도, 측면 시인성을 정면 시인성에 가깝게 하여 시인성을 개선할 수 있다.

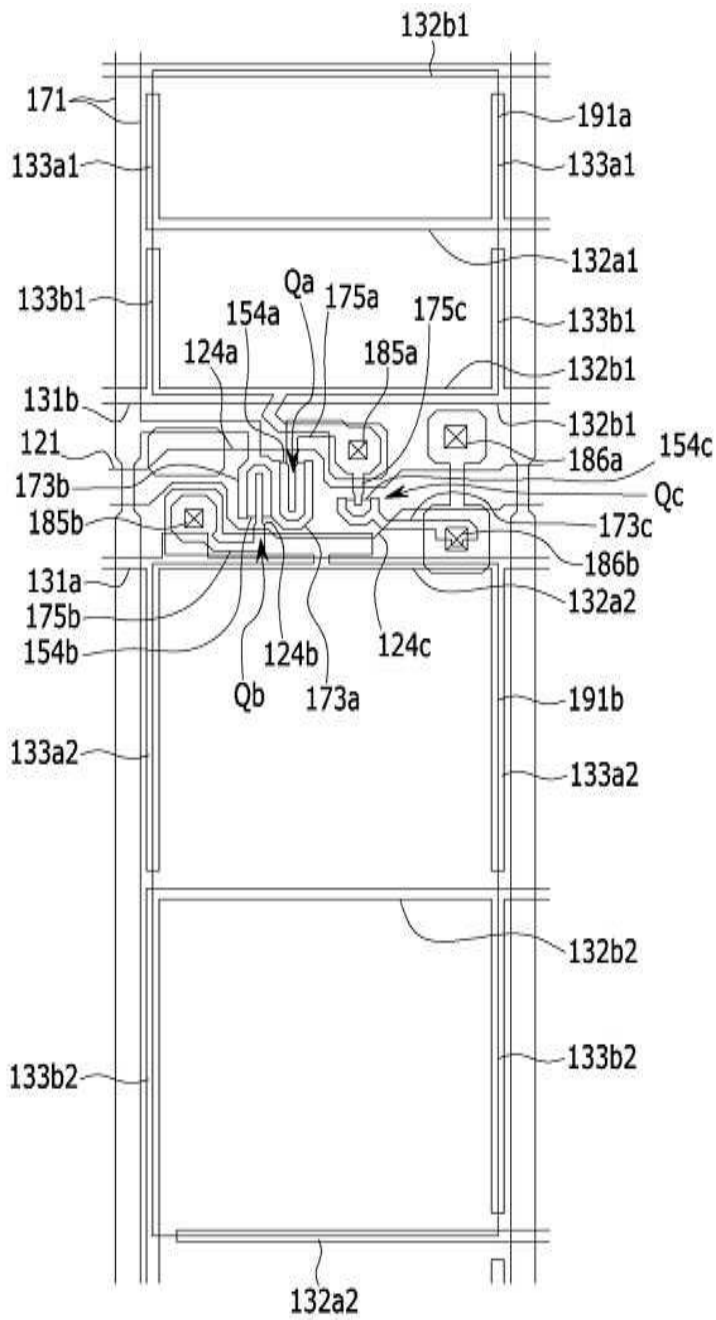
[0175] 이상에서 본 발명의 바람직한 실시예에 대하여 상세하게 설명하였지만 본 발명의 권리범위는 이에 한정되는 것은 아니고 다음의 청구범위에서 정의하고 있는 본 발명의 기본 개념을 이용한 당업자의 여러 변형 및 개량 형태 또한 본 발명의 권리범위에 속하는 것이다.

도면

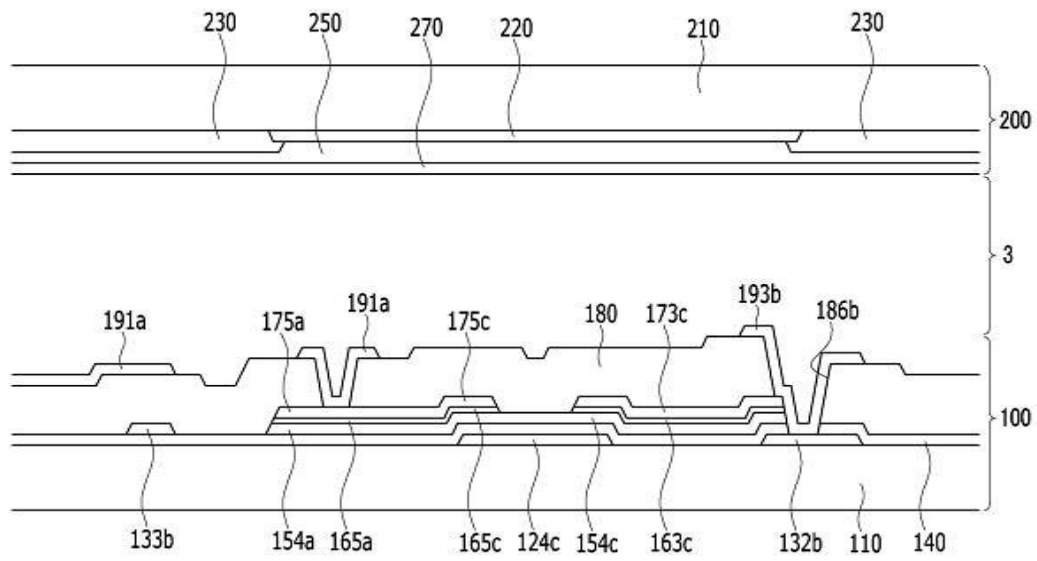
도면1



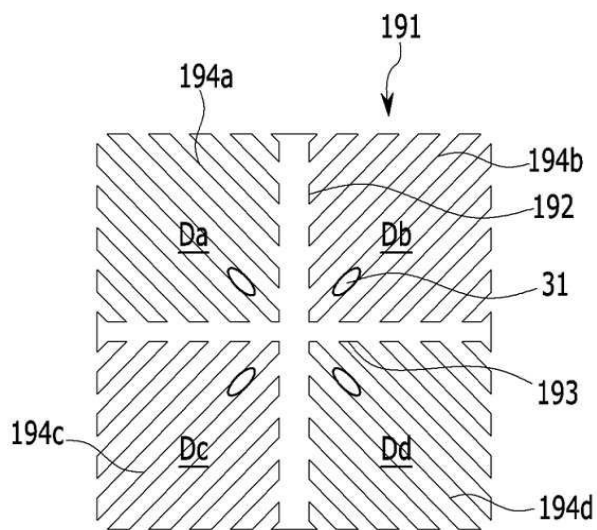
도면2



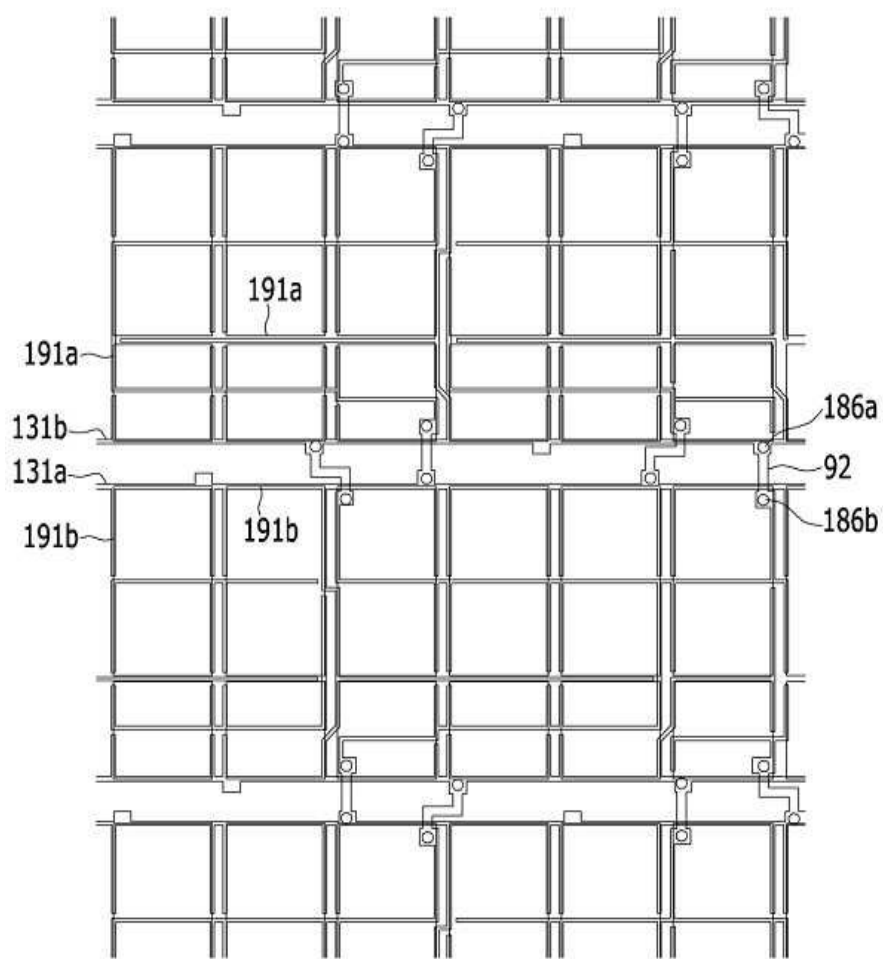
도면3



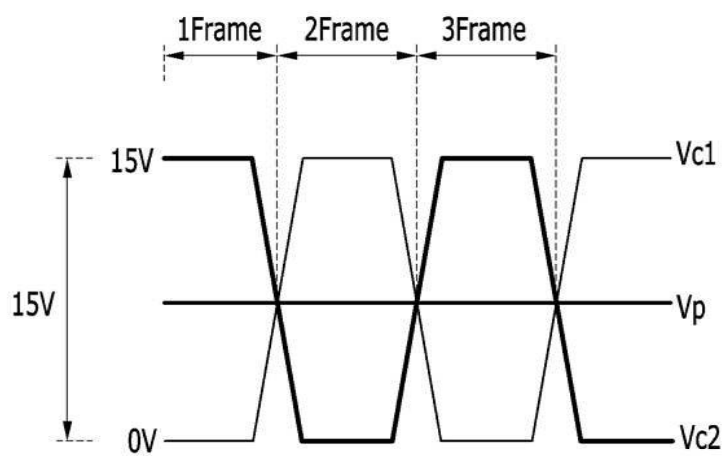
도면4



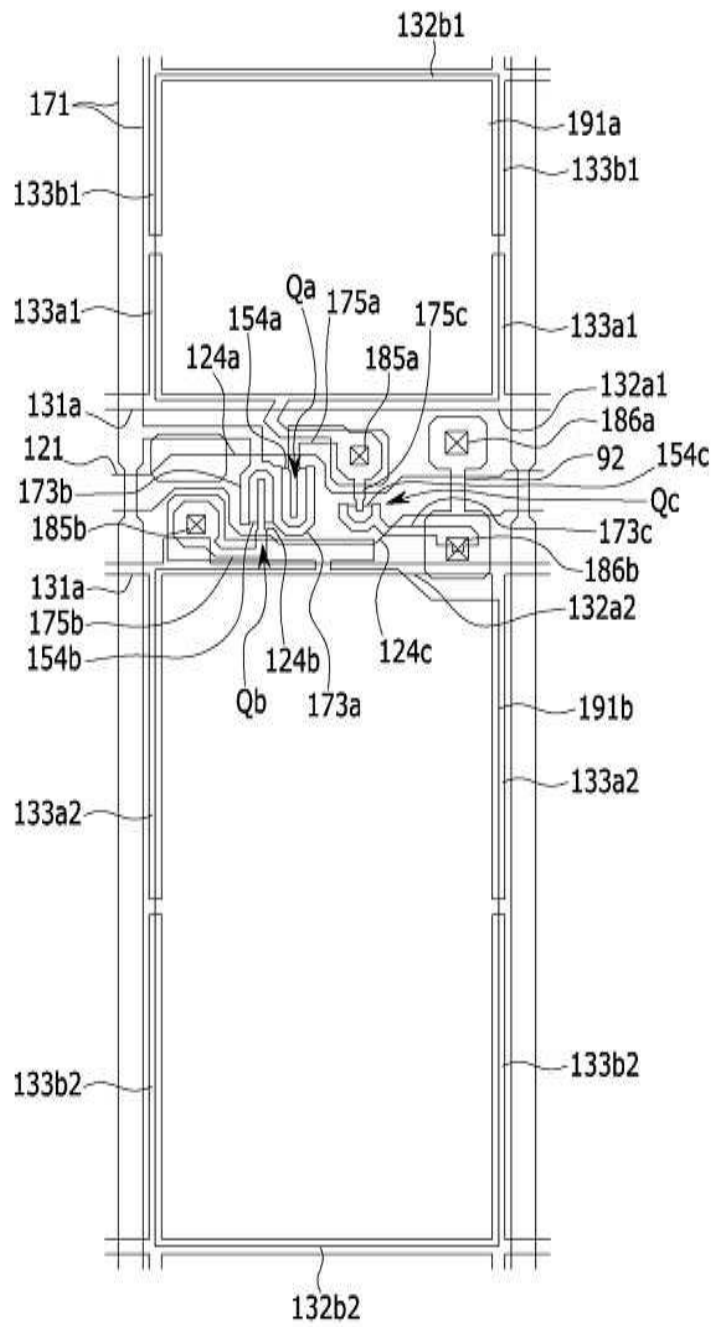
도면5



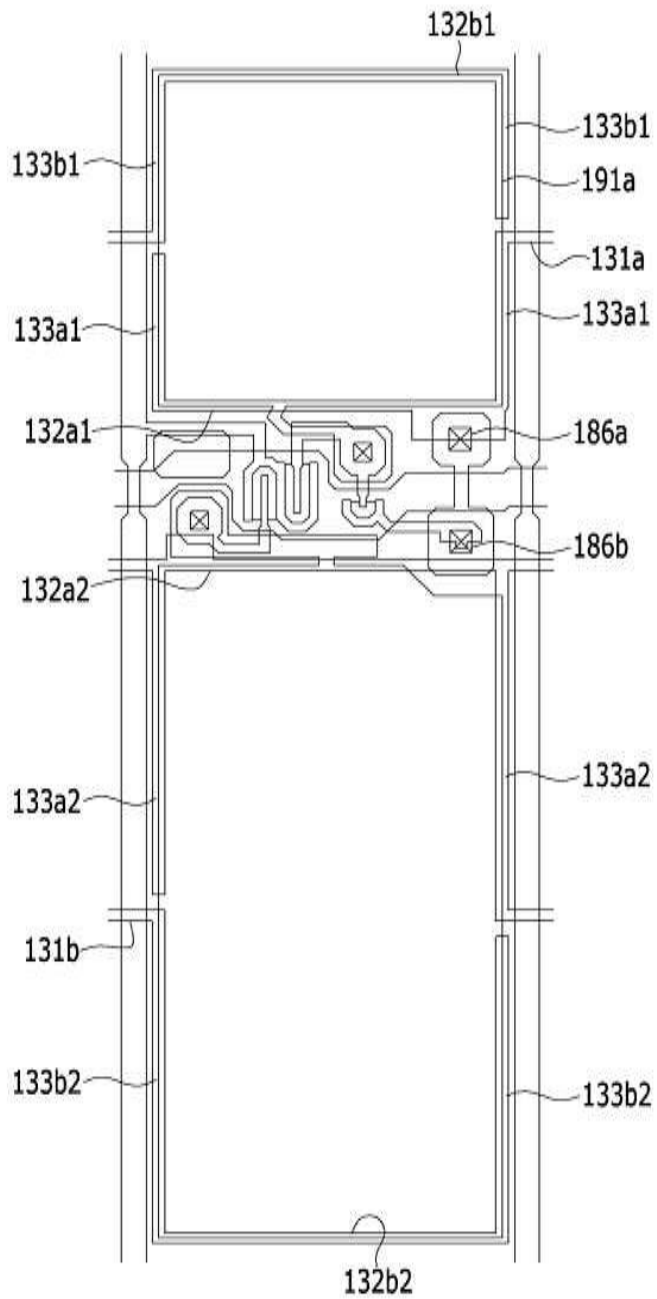
도면6



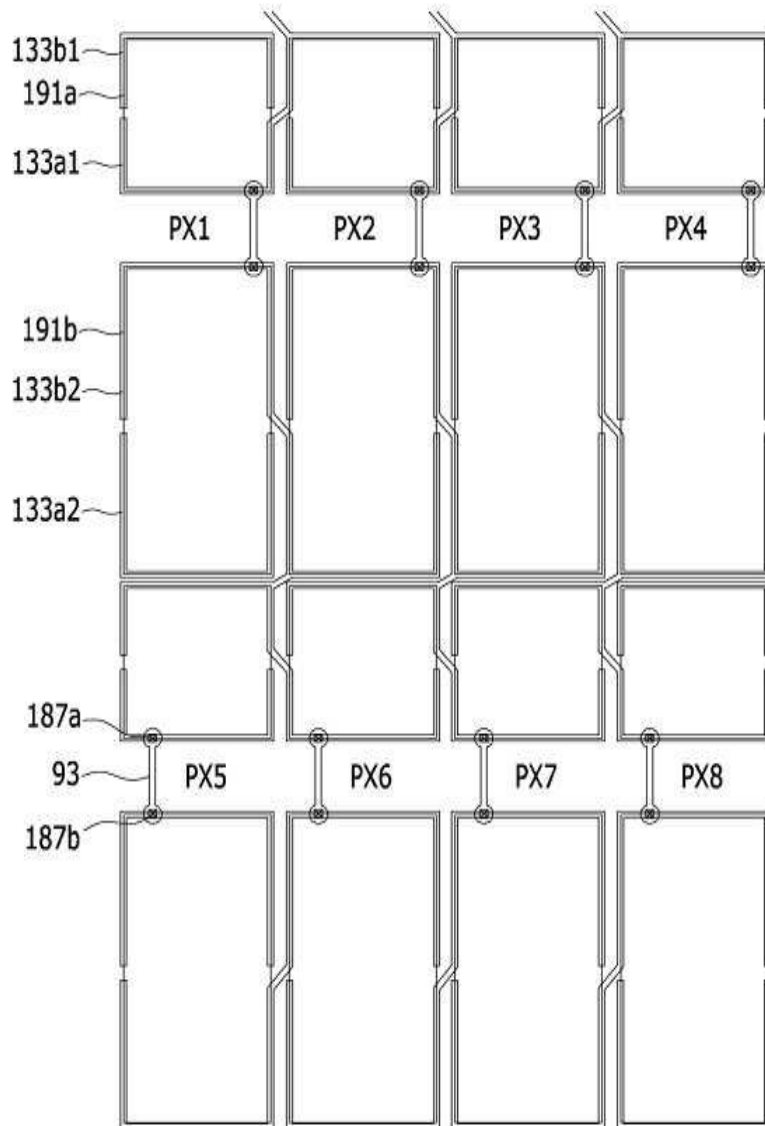
도면7



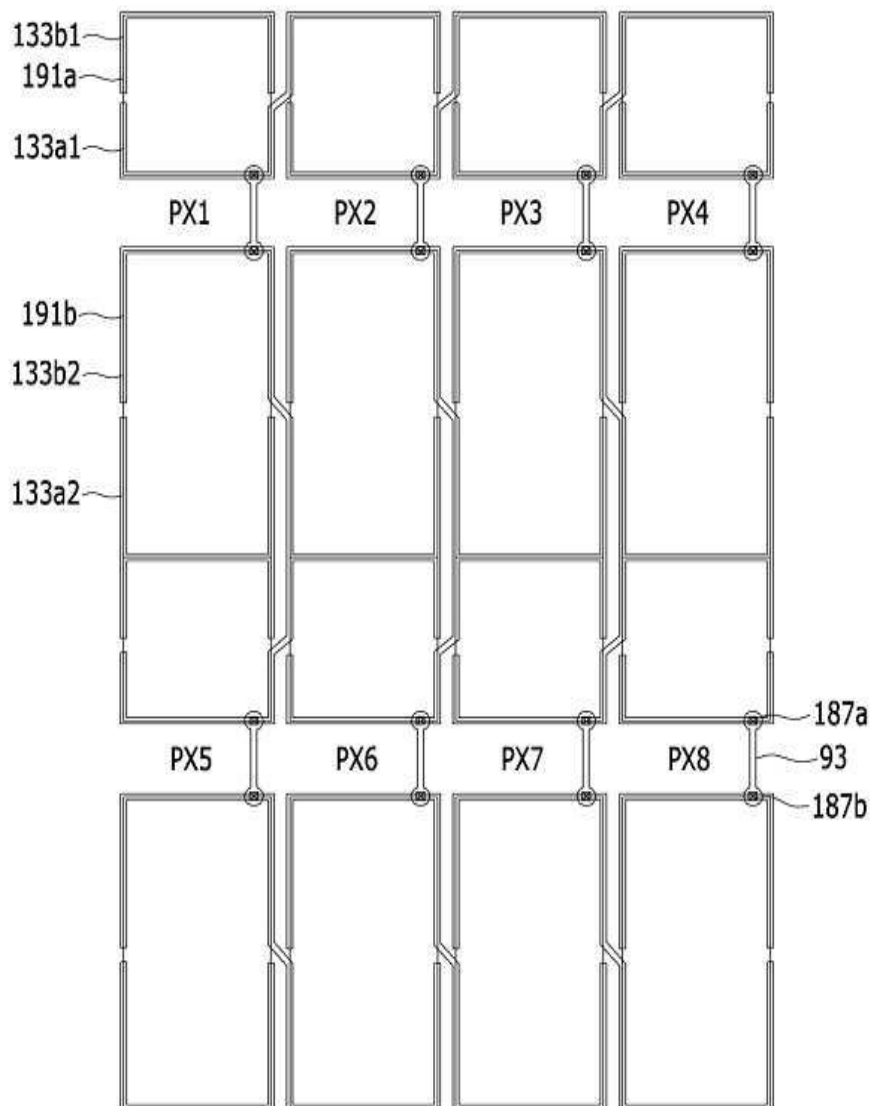
도면8



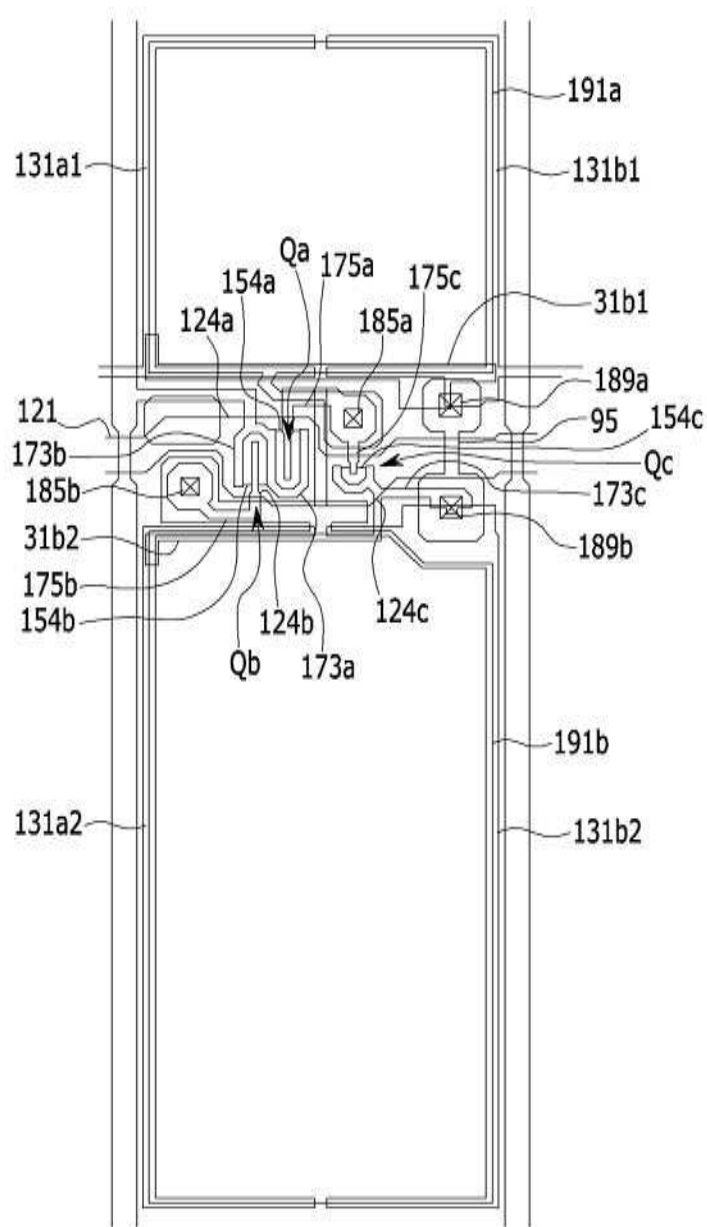
도면9



도면10



도면11



专利名称(译)	液晶显示器		
公开(公告)号	KR102024159B1	公开(公告)日	2019-09-24
申请号	KR1020130012985	申请日	2013-02-05
[标]申请(专利权)人(译)	三星显示有限公司		
申请(专利权)人(译)	三星显示器有限公司		
当前申请(专利权)人(译)	三星显示器有限公司		
[标]发明人	정연학 김시열 백범기 신동희 이호준 최경식		
发明人	정연학 김시열 백범기 신동희 이호준 최경식		
IPC分类号	G02F1/1343 G02F1/133		
审查员(译)	Hansangil		
其他公开文献	KR1020140100126A		
外部链接	Espacenet		

摘要(译)

根据本发明的示例性实施方式的液晶显示器可以包括第一基板，设置在第一基板上的第一栅极线，设置在第一基板上的数据线以及设置在第一基板上的第一基板。包括第一水平部分和连接到第一水平部分并施加第一电压的两个第一垂直部分的第一参考电压线，设置在第一基板，第二水平部分和第一水平部分上第二参考电压线包括彼此连接并施加第二电压的两个第二垂直部分，设置在一个像素区域中的第一子像素电极和第二子像素电极，连接至数据线和第一子像素电极的第一开关元件，连接至第一栅极线，数据线和第二子像素电极的第二开关元件以及第一开关元件男同性恋者第三开关元件，其连接到第一参考电压线和第二参考电压线中的任何一个以及第一子像素电极，其中，两个第一垂直部分包括第一子像素电极。与第二垂直部分的两个边缘相邻，并且两个第二垂直部分与第一子像素电极的两个边缘相邻，并且第一垂直部分和第二垂直部分彼此间隔开。