



(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(11) 공개번호 10-2016-0069509
(43) 공개일자 2016년06월16일

(51) 국제특허분류(Int. Cl.)
G02F 1/1343 (2006.01) G02F 1/1337 (2006.01)
G02F 1/136 (2006.01)
(52) CPC특허분류
G02F 1/134309 (2013.01)
G02F 1/133707 (2013.01)
(21) 출원번호 10-2016-0067996(분할)
(22) 출원일자 2016년06월01일
심사청구일자 2016년06월01일
(62) 원출원 특허 10-2008-0131915
원출원일자 2008년12월23일
심사청구일자 2013년12월12일

(71) 출원인
삼성디스플레이 주식회사
경기 용인시 기흥구 삼성로 1 (농서동)
(72) 발명자
김수정
경기도 의왕시 내손로 14, 210동 102호
송장근
서울특별시 서초구 서운로 200, 114동 1003호
(뒷면에 계속)
(74) 대리인
박영우

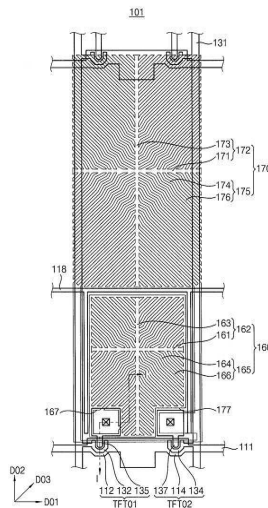
전체 청구항 수 : 총 7 항

(54) 발명의 명칭 어레이 기판 및 이를 갖는 표시장치

(57) 요약

어레이 기판 및 이를 갖는 표시장치에서, 액정거동의 효율을 조절하기 위해 화소전극은 도메인들마다 다른 방향으로 형성된 슬릿부들을 포함한다. 화소전극은 도메인들을 갖는 메인화소영역 및 서브화소영역으로 구분될 수 있다. 슬릿부의 적어도 일부는 액정의 배향방향과 지그재그로 교차하도록 형성된다. 이와 다르게, 일부의 슬릿부는 슬릿부를 지지하는 지지전극으로부터 절단되어 형성될 수 있다. 이와 다르게, 도메인의 면적을 다르게 하거나 슬릿부의 각도를 45도와 다르게 할 수 있다. 액정의 2차 효율 및 3차 효율이 조절되어 표시장치의 측면 시인성이 향상된다.

대표도 - 도1



(52) CPC특허분류

G02F 1/136 (2013.01)

G02F 1/136213 (2013.01)

G02F 1/13624 (2013.01)

(72) 발명자

박기범

충청남도 천안시 동남구 청수4로 11, 405동 1302호

우수환

충청남도 아산시 탕정면 탕정면로 37, 304동 2701호

유혜란

경기도 화성시 동탄문화센터로 39, 316동 1201호

조선아

경기도 광명시 하안로 284, 1223동 1004호

홍성환

경기도 수원시 영통구 법조로 134, 3009동 503호

유재진

경기도 용인시 기흥구 새천년로 40, 407동 1302호

조은

충청남도 천안시 서북구 광장로 260, 101동 503호

명세서

청구범위

청구항 1

제1 방향으로 연장되는 게이트 라인 및 상기 제1 방향과 교차하는 제2 방향으로 연장되는 데이터 라인이 배치되고, 상기 게이트 라인 및 상기 데이터 라인에 의해 정의되고, 제1 서브 화소 영역 및 상기 제1 서브 화소 영역보다 넓은 면적을 갖는 제2 서브 화소영역을 포함하는 단위 화소 영역들을 포함하는 하부 기판;

상기 제1 서브 화소 영역에 배치되고, 제1 지지 전극부 및 상기 제1 지지 전극부로부터 연장되며, 일정간격 이격되어 배치되어 마이크로 슬릿부를 정의하는 복수의 제1 가지부들을 포함하는 제1 화소 전극;

상기 제2 서브 화소 영역에 배치되고, 제2 지지 전극부 및 상기 제2 지지 전극부로부터 연장되며, 일정 간격 이격되어 배치되어 마이크로 슬릿부를 정의하는 복수의 제2 가지부들을 포함하는 제2 화소 전극; 및

상기 제1 화소 전극 및 상기 제2 화소 전극 사이에 배치되고, 상기 게이트 라인과 평행한 방향으로 연장되는 스토리지 지지부 및 상기 스토리지 지지부로부터 상기 데이터 라인과 평행한 방향으로 연장되며 상기 제1 화소 전극 및 상기 데이터 라인 사이에 배치되는 스토리지 가지부를 포함하는 스토리지 라인을 포함하는 어레이 기판.

청구항 2

제1항에 있어서,

상기 제1 서브 화소 영역에 배치되며, 상기 게이트 라인, 상기 데이터 라인 및 상기 제1 화소 전극과 전기적으로 연결되는 제1 스위칭 소자; 및

상기 제1 스위칭 소자와 인접하게 배치되고, 상기 게이트 라인, 상기 데이터 라인 및 상기 제2 화소 전극과 전기적으로 연결되는 제2 스위칭 소자를 더 포함하는 것을 특징으로 하는 어레이 기판.

청구항 3

제2항에 있어서, 상기 제2 화소 전극은 상기 제2 가지부와 상기 제2 스위칭 소자를 전기적으로 연결하는 연결 전극을 더 포함하며,

상기 연결 전극은 상기 데이터 라인과 평행한 방향으로 연장되고, 상기 데이터 라인과 중첩하는 것을 특징으로 하는 어레이 기판.

청구항 4

제3항에 있어서, 상기 제1 지지 전극부는 열십자 형상을 갖는 것을 특징으로 하는 어레이 기판.

청구항 5

제4항에 있어서, 상기 제1 가지부는,

상기 제1 서브 화소 영역의 중심부에 배치되고, 지그재그 형상으로 연장된 제1 지그재그부; 및

상기 제1 지그재그부로부터 상기 제1 서브 화소 영역의 외곽까지 직선으로 연장된 제1 직선부를 포함하는 것을 특징으로 하는 어레이 기판.

청구항 6

제3항에 있어서, 상기 제2 지지 전극부는 열십자 형상을 갖는 것을 특징으로 하는 어레이 기판.

청구항 7

제6항에 있어서, 상기 제2 가지부는,

상기 제2 서브 화소 영역의 중심부에 배치되고, 지그재그 형상으로 연장된 제2 지그재그부; 및

상기 제2 지그재그부로부터 상기 제2 서브 화소 영역의 외곽까지 직선으로 연장된 제2 직선부를 포함하는 것을 특징으로 하는 어레이 기판.

발명의 설명

기술 분야

[0001] 본 발명은 어레이 기판 및 이를 갖는 표시장치에 관한 것이다. 보다 상세하게는 전극에 슬릿을 형성하여 액정을 제어하는 어레이 기판 및 이를 갖는 표시장치에 관한 것이다.

배경 기술

[0002] 일반적으로 액정표시장치는 현재 가장 널리 사용되고 있는 평판 표시장치 중 하나로서, 화소전극과 공통전극 등 전계 생성 전극이 형성되어 있는 두 장의 표시판과 그 사이에 삽입되어 있는 액정층으로 이루어진다. 상기 전계 생성 전극에 전압을 인가하여 상기 액정층에 전계를 생성하고 이를 통하여 상기 액정층의 액정 분자들의 배향을 결정하고 입사광의 편광을 제어함으로써 영상을 표시한다.

[0003] 그 중에서도 전계가 인가되지 않은 상태에서 액정 분자의 장축을 상하 표시판에 대하여 수직을 이루도록 배열한 수직배향(VA, vertical alignment) 모드 액정표시장치는 대비비(Contrast Ratio)가 커서 각광받고 있으며, 광 시야각을 얻기 위해 수직배향 모드의 액정표시장치의 상기 전계 생성 전극에 절개부를 형성한 PVA(patterned vertically aligned) 모드의 액정표시장치가 개발되었다.

[0004] 한편, 개구율 향상에 저해 요소가 되는 상기 슬릿부를 감소시키기 위해 마이크로 슬릿(micro-slit) 모드 또는 SVA 모드가 개시되었다. 상기 마이크로 슬릿 모드에서는 서로 마주보는 전계 생성 전극들 중 하부 전극에만 마이크로 슬릿부를 형성하여 액정에 방향성을 부여하고, 상부 전극은 절개부를 갖지 않는 평판으로 형성된다.

[0005] 그러나 SVA 모드 및 PVA 모드의 표시장치도 액정의 제어가 균일하지 못하여 측면 시인성 측면에서 개선되어야 할 문제점이 다수 있다.

발명의 내용

해결하려는 과제

[0006] 이에 본 발명의 기술적 과제는 이러한 종래의 문제점을 해결하는 것으로, 본 발명의 실시예들은 계조에 따른 액정의 제어 효율을 조절하여 측면 시인성을 향상시키는 어레이 기판을 제공한다.

[0007] 또한, 본 발명의 실시예들은 상기 어레이 기판을 포함하는 표시장치를 제공한다.

과제의 해결 수단

[0008] 상기한 본 발명의 기술적 과제를 해결하기 위하여, 본 발명의 일 특징에 따른 어레이 기판은 하부 기판, 스위칭 소자 및 화소전극을 포함한다. 상기 하부 기판에는 복수의 도메인으로 분할된 단위화소영역들이 정의된다. 상기 스위칭 소자는 상기 하부 기판에 형성되어 화소 신호를 전달한다. 상기 화소전극은 상기 단위화소영역에 상기 스위칭 소자와 전기적으로 연결되게 형성되며, 슬릿부들을 포함한다. 상기 슬릿부의 적어도 일부는 전기장이 인가된 액정의 배향방향과 지그재그로 교차하도록 상기 도메인들마다 서로 다른 방향으로 연장되어 형성된다.

[0009] 상기한 본 발명의 기술적 과제를 해결하기 위하여, 본 발명의 일 특징에 따른 표시장치는 상기 어레이 기판, 대향기판 및 액정층을 포함한다. 상기 대향기판은 상기 하부 기판과 대향하는 상부 기판과, 상기 화소전극과 마주보는 공통전극을 포함한다. 상기 액정층은 상기 어레이 기판과 상기 대향 기판의 사이에 위치하며, 전기장 인가 시 방위가 상기 배향방향으로 배열된다.

[0010] 상기한 본 발명의 기술적 과제를 해결하기 위하여, 본 발명의 다른 특징에 따른 어레이 기판은 하부 기판, 스위칭 소자 및 화소전극을 포함한다. 상기 하부 기판에는 복수의 도메인으로 분할된 단위화소영역들이 정의된다. 상기 스위칭 소자는 상기 하부 기판에 형성되어 화소 신호를 전달한다. 상기 화소전극은 상기 단위화소영역에 형성되며, 제1지지 전극부, 제1 슬릿부들 및 제2 슬릿부들을 포함한다. 상기 제1지지 전극부는 상기 도메인들의 경계를 따라 연장된다. 상기 제1 슬릿부들은 상기 도메인들마다 서로 다른 방향으로 연장되어 상기 제1 지지전

극부에 연결된다. 상기 제2 슬릿부는 상기 제1 슬릿부들 사이에 배치되며, 단부가 상기 제1 지지전극부로부터 절단되어 형성된다.

[0011] 상기한 본 발명의 기술적 과제를 해결하기 위하여, 본 발명의 다른 특징에 따른 표시장치는 상기 어레이 기관, 대향 기관 및 액정층을 포함한다. 상기 대향기관은 상기 하부 기관과 대향하는 상부 기관과, 상기 화소전극과 마주보는 공통전극을 포함한다. 상기 액정층은 상기 어레이 기관과 상기 대향 기관의 사이에 위치하며, 전기장 인가시 상기 제2 슬릿부의 상기 단부에서 다른 부분보다 반응속도가 느리게 동작된다.

[0012] 상기한 본 발명의 기술적 과제를 해결하기 위하여, 본 발명의 또 다른 특징에 따른 어레이 기관은 하부 기관, 스위칭 소자, 제1 화소전극 및 제2 화소전극을 포함한다. 상기 하부 기관에는 복수의 도메인들을 갖는 메인화소 영역 및 서브화소영역으로 구분된 단위화소영역들이 정의된다. 상기 스위칭 소자는 상기 하부 기관에 형성되며 화소신호를 전달한다. 상기 제1 화소전극은 상기 메인 화소영역에 형성되며, 제1 슬릿부들을 갖는다. 상기 제1 슬릿부는 제1 방향과 제1 각도를 이루며 도메인들마다 서로 다른 방향으로 형성된다. 상기 제2 화소전극은 상기 서브화소영역에 형성되며 제2 슬릿부들을 갖는다. 상기 제2 슬릿부는 상기 제1 방향과 제2 각도를 이루며 복수의 도메인들마다 서로 다른 방향으로 형성된다. 상기 서브화소영역은 상기 메인화소영역에 접하는 하측 도메인의 면적과 상측 도메인의 면적이 서로 다르게 형성된다.

[0013] 상기한 본 발명의 기술적 과제를 해결하기 위하여, 본 발명의 또 다른 특징에 따른 표시장치는 상기 어레이 기관, 대향기관 및 액정층을 포함한다. 상기 대향기관은 상기 하부 기관과 대향하는 상부 기관과, 상기 화소전극과 마주보는 공통전극을 포함한다. 상기 액정층은 상기 어레이 기관과 상기 대향 기관의 사이에 위치한다.

[0014] 상기한 본 발명의 기술적 과제를 해결하기 위하여, 본 발명의 일 특징에 따른 어레이 기관은 제1 방향으로 연장되는 게이트 라인 및 상기 제1 방향과 교차하는 제2 방향으로 연장되는 데이터 라인이 배치되고, 상기 게이트 라인 및 상기 데이터 라인에 의해 정의되고, 제1 서브 화소 영역 및 상기 제1 서브 화소 영역보다 넓은 면적을 갖는 제2 서브 화소영역을 포함하는 단위 화소 영역들을 포함하는 하부 기관, 상기 제1 서브 화소 영역에 배치되고, 제1 지지 전극부 및 상기 제1 지지 전극부로부터 연장되며, 일정간격 이격되어 배치되어 마이크로 슬릿부를 정의하는 복수의 제1 가지부들을 포함하는 제1 화소 전극, 상기 제2 서브 화소 영역에 배치되고, 제2 지지 전극부 및 상기 제2 지지 전극부로부터 연장되며, 일정 간격 이격되어 배치되어 마이크로 슬릿부를 정의하는 복수의 제2 가지부들을 포함하는 제2 화소 전극 및 상기 제1 화소 전극 및 상기 제2 화소 전극 사이에 배치되고, 상기 게이트 라인과 평행한 방향으로 연장되는 스토리지 지지부 및 상기 스토리지 지지부로부터 상기 데이터 라인과 평행한 방향으로 연장되며 상기 제1 화소 전극 및 상기 데이터 라인 사이에 배치되는 스토리지 가지부들을 포함하는 스토리지 라인을 포함한다.

[0015] 본 발명의 일 실시예에 있어서, 상기 어레이 기관은 상기 제1 서브 화소 영역에 배치되며, 상기 게이트 라인, 상기 데이터 라인 및 상기 제1 화소 전극과 전기적으로 연결되는 제1 스위칭 소자 및 상기 제1 스위칭 소자와 인접하게 배치되고, 상기 게이트 라인, 상기 데이터 라인 및 상기 제2 화소 전극과 전기적으로 연결되는 제2 스위칭 소자를 더 포함할 수 있다.

[0016] 본 발명의 일 실시예에 있어서, 상기 제2 화소 전극은 상기 제2 가지부와 상기 제2 스위칭 소자를 전기적으로 연결하는 연결 전극을 더 포함할 수 있다. 상기 연결 전극은 상기 데이터 라인과 평행한 방향으로 연장되고, 상기 데이터 라인과 중첩할 수 있다.

[0017] 본 발명의 일 실시예에 있어서, 상기 제1 지지 전극부는 열십자 형상을 가질 수 있다.

[0018] 본 발명의 일 실시예에 있어서, 상기 제1 가지부는 상기 제1 서브 화소 영역의 중심부에 배치되고, 지그재그 형상으로 연장된 제1 지그재그부 및 상기 제1 지그재그부로부터 상기 제1 서브 화소 영역의 외곽까지 직선으로 연장된 제1 직선부를 포함할 수 있다.

[0019] 본 발명의 일 실시예에 있어서, 상기 제2 지지 전극부는 열십자 형상을 가질 수 있다.

[0020] 본 발명의 일 실시예에 있어서, 상기 제2 가지부는 상기 제2 서브 화소 영역의 중심부에 배치되고, 지그재그 형상으로 연장된 제2 지그재그부 및 상기 제2 지그재그부로부터 상기 제2 서브 화소 영역의 외곽까지 직선으로 연장된 제2 직선부를 포함할 수 있다.

발명의 효과

[0021] 상기한 어레이 기관 및 표시장치에 의하면, 저계조에서 액정의 3차 효율 및 중간 계조에서 액정의 2차 효율을

감소시켜 측면 시인성이 향상된다. 따라서 표시장치의 표시품질이 향상된다.

도면의 간단한 설명

[0022]

도 1은 실시예 1에 따른 어레이 기관의 한 화소의 평면도이다.

도 2는 도 1에 도시된 어레이 기관을 갖는 표시장치를 I-I' 선을 따라 절단한 단면도이다.

도 3은 도 1에 도시된 화소전극의 평면도이다.

도 4는 세브론(chevron) 구조를 갖는 표시장치의 한 화소의 평면도이다.

도 5는 도 1 및 도 2에서 설명된 표시장치와 도 4에서 설명된 표시장치에 대한 전압-투과율 그래프이다.

도 6은 도 5에 도시된 그래프를 표준화된 계조로 변환한 계조-투과율 그래프이다.

도 7은 도 1 및 도 2에서 설명된 표시장치와 도 4에서 설명된 표시장치에 대하여 정면에서 관측한 2차 효율 및 3차 효율을 나타낸 그래프이다.

도 8은 도 1 및 도 2에서 설명된 표시장치와 도 4에서 설명된 표시장치에 대하여 우측 60도로 관측한 2차 효율 및 3차 효율을 나타낸 그래프이다.

도 9는 실시예 2에 따른 어레이 기관의 화소전극의 평면도이다.

도 10은 실시예 3에 따른 어레이 기관의 화소전극의 평면도이다.

도 11은 실시예 4에 따른 어레이 기관의 화소전극의 평면도이다.

도 12a는 도 11에 도시된 제5 영역의 확대 평면도이다.

도 12b, 도 12c 및 도 12d들은 개구부들이 변형예들을 도시한 평면도들이다.

도 13은 도 11에 도시된 화소전극을 갖는 표시장치와 도 4에서 설명된 표시장치에 대하여 2차 효율을 나타낸 그래프이다.

도 14는 실시예 5에 따른 어레이 기관의 화소전극의 평면도이다.

도 15는 실시예 6에 따른 어레이 기관의 화소전극의 평면도이다.

도 16은 실시예 7에 따른 어레이 기관의 화소전극의 평면도이다.

도 17은 실시예 8에 따른 어레이 기관의 한 화소의 평면도이다.

도 18은 메인화소영역에서 액정의 방위 및 도메인들이 면적을 도시한 다이어그램이다.

도 19는 도 18에 도시된 메인화소영역을 관찰하는 방향에 따라 관측된 계조-투과율 그래프이다.

도 20은 메인화소영역에서 액정의 방위를 도시한 다이어그램이다.

도 21는 도 20에 도시된 메인화소영역을 관찰하는 방향에 따라 관측된 계조-투과율 그래프이다.

도 22는 도 17에 도시된 화소를 60도 시야각으로 각 방위각에서 관측할 때 시인성지수를 표시한 그래프이다.

도 23은 실시예 9에 따른 표시장치의 한 화소의 평면도이다.

발명을 실시하기 위한 구체적인 내용

[0023]

이하, 첨부한 도면들을 참조하여 본 발명의 예시적인 실시예들을 상세히 설명한다.

[0024]

본 발명은 다양한 변경을 가할 수 있고 여러 가지 형태를 가질 수 있는 바, 특정 실시예들을 도면에 예시하고 본문에 상세하게 설명하고자 한다. 그러나, 이는 본 발명을 특정한 개시 형태에 대해 한정하려는 것이 아니며, 본 발명의 사상 및 기술 범위에 포함되는 모든 변경, 균등물 내지 대체물을 포함하는 것으로 이해되어야 한다.

[0025]

각 도면을 설명하면서 유사한 참조부호를 유사한 구성요소에 대해 사용하였다. 첨부된 도면에 있어서, 구조물들의 치수는 본 고안의 명확성을 기하기 위하여 실제보다 확대하여 도시한 것이다.

[0026]

제1, 제2 등의 용어는 다양한 구성요소들을 설명하는데 사용될 수 있지만, 상기 구성요소들은 상기 용어들에 의

해 한정되어서는 안 된다. 상기 용어들은 하나의 구성요소를 다른 구성요소로부터 구별하는 목적으로만 사용된다. 예를 들어, 본 발명의 권리 범위를 벗어나지 않으면서 제1 구성요소는 제2 구성요소로 명명될 수 있고, 유사하게 제2 구성요소도 제1 구성요소로 명명될 수 있다. 단수의 표현은 문맥상 명백하게 다르게 뜻하지 않는 한, 복수의 표현을 포함한다.

- [0027] 본 출원에서, "포함하다" 또는 "가지다" 등의 용어는 명세서 상에 기재된 특징, 숫자, 단계, 동작, 구성요소, 부분품 또는 이들을 조합한 것이 존재함을 지정하려는 것이지, 하나 또는 그 이상의 다른 특징들이나 숫자, 단계, 동작, 구성요소, 부분품 또는 이들을 조합한 것들의 존재 또는 부가 가능성을 미리 배제하지 않는 것으로 이해되어야 한다.
- [0028] 또한, 다르게 정의되지 않는 한, 기술적이거나 과학적인 용어를 포함해서 여기서 사용되는 모든 용어들은 본 발명이 속하는 기술 분야에서 통상의 지식을 가진 자에 의해 일반적으로 이해되는 것과 동일한 의미를 가지고 있다. 일반적으로 사용되는 사전에 정의되어 있는 것과 같은 용어들은 관련 기술의 문맥 상 가지는 의미와 일치하는 의미를 가지는 것으로 해석되어야 하며, 본 출원에서 명백하게 정의하지 않는 한, 이상적이거나 과도하게 형식적인 의미로 해석되지 않는다.
- [0029] 도 1은 실시예 1에 따른 어레이 기관(101)의 한 화소의 평면도이다. 도 2는 도 1에 도시된 어레이 기관(101)을 갖는 표시장치(100)를 I-I' 선을 따라 절단한 단면도이다.
- [0030] 상기 액정표시장치(100)에는 화질을 향상시키기 위한 여러 가지 기술들이 적용되어 있다. 예를 들어, 상기 액정표시장치(100)에서 단위 화소영역에는 서로 다른 레벨의 화소전압이 인가되는 복수의 화소전극들(160, 170)이 배치되어 있다. 또한, 상기 화소전극들(160, 170)에는 액정의 배향 방향을 다양하게 하여 시야각을 향상시키기 위한 마이크로 슬릿(micro-slit)부들(165, 175)이 형성되어 있다.
- [0031] 도 1 및 도 2를 참조하면, 본 실시예의 표시 장치는 어레이 기관(101), 대향 기관(201) 및 이들 사이에 개재된 액정층(103)을 포함한다.
- [0032] 본 실시예의 어레이 기관(101)은 하부 기관(110), 게이트 라인(111), 게이트 절연막(121), 활성층(125), 데이터 라인(131), 제1 및 제2 스위칭 소자들(TFT01, TFT02), 패시베이션막(151), 유기절연막(153), 제1 및 제2 화소전극들(160, 170) 및 하부 배향막(181)을 포함할 수 있다. 상기한 어레이 기관(101)은 일 예로 제시된 것이며, 상기 어레이 기관(101)은 화소전극에 마이크로 슬릿(이하, 슬릿부)를 형성하는 기관이면 어떤 것이든 될 수 있다.
- [0033] 유리질 또는 플라스틱 재질의 하부 기관(110) 상에 게이트 금속을 증착하고 식각하여 상기 게이트 라인(111)들이 대략 제1 방향(D01)으로 서로 나란하게 형성된다. 상기 게이트 라인(111)들을 덮는 게이트 절연막(121)이 형성된다.
- [0034] 상기 게이트 절연막(121) 상에 반도체층 및 소스 금속층을 순차로 형성하고 식각하여, 도 1 및 도 2에 도시된 바와 같이, 데이터 라인(131)들, 소스 전극(132), 채널층(131) 및 드레인 전극(135)을 형성한다. 상기 데이터 라인(131)들은 상기 게이트 절연막(121) 상에서 대략 상기 제1 방향(D01)과 직교하는 제2 방향(D02)으로 연장되어 있다.
- [0035] 상기 게이트 라인(111)들 및 상기 데이터 라인(131)들이 교차하며 대략 직사각 영역을 정의하며, 상기 직사각 영역에는 이후 상기 제1 및 제2 화소전극들(160, 170)이 형성된다. 따라서 상기 직사각 영역을 상기 단위 화소영역으로 정의한다. 이와 다르게 상기 단위 화소영역의 형상은 Z 자 형상 등 다양한 형태로 변경될 수 있다.
- [0036] 상기 게이트 전극(112), 상기 게이트 절연막(121), 상기 채널층(131), 상기 소스 전극(132) 및 상기 드레인 전극(135)은 삼단자 소자인 상기 제1 및 제2 스위칭 소자들(TFT01, TFT02)을 구성한다.
- [0037] 상기 데이터 라인(131)을 덮는 상기 패시베이션막(151)이 형성되고, 상기 패시베이션막(151) 상에 상기 유기 절연막(153)이 형성된다. 상기 유기 절연막(153) 및 상기 패시베이션막(151)에 상기 드레인 전극(135)의 일부를 노출시키는 콘택홀을 형성된다. 상기 유기절연막은 생략될 수 있다.
- [0038] 도 3은 도 1에 도시된 화소전극의 평면도이다.
- [0039] 도 1, 도 2 및 도 3을 참조하면, 상기 유기 절연막(153) 상에 인듐틴옥사이드(ITO) 또는 인듐주석옥사이드(IZO)와 같은 투명한 전도성 물질층을 증착한다. 상기 전도성 물질층은 상기 콘택홀을 통해 상기 드레인 전극(135)에 접촉된다. 상기 전도성 물질층을 식각하여 상기 제1 및 제2 화소전극들(160, 170)이 형성된다.

- [0040] 상기 복수의 도메인을 얻기 위해 상기 제1 및 제2 화소전극들(160, 170)은 지지 전극부(163, 167) 및 마이크로 슬릿부들(165, 175)을 포함한다. 상기 지지 전극(163, 167)은 막대 형상으로 상기 행방향(D1) 및 상기 열방향(D2)으로 열십자 형상으로 배치되어 있다. 상기 마이크로 슬릿부들(165, 175)은 상기 지지 전극(163, 167)으로부터 상기 행방향(D1)과 상기 열방향(D2)과 각기 45도(degree)를 이루는 제1 사선 방향(D3) 및 제2 사선 방향(D4)으로 각각 연장되며, 도메인 별로 방향이 다르게 형성될 수 있다. 상기 지지전극 및 상기 마이크로 슬릿부들(165, 175)에 대해서는 상세히 다시 후술된다.
- [0041] 상기 제1 및 제2 화소전극들(160, 170)을 덮는 하부 배향막(171)을 형성한다. 상기 하부 배향막(171)은, 예를 들어, 시나메이트(cinnamate) 계열의 광반응성 고분자(photo-reactive polymer) 및 폴리이미드(polyimide) 계열의 고분자의 블렌드(blend)를 상기 제1 및 제2 화소전극들(160, 170) 위에 도포하고, 경화시켜 형성될 수 있다.
- [0042] 액정의 장축은 상기 마이크로 슬릿부(165, 175)의 연장 방향으로 나란하게 배열된다. 그 결과 복수의 도메인들이 형성되어 상기 표시장치(100)의 시야각이 향상된다. 상기 하부 베이스 기관(110)의 배면에 하부 편광판이 부착될 수 있고, 상기 제1 및 제2 화소전극들(160, 170)에 형성된 상기 마이크로 슬릿부들(165, 175)은 상기 하부 편광판의 하부 편광축과 대략 45도 또는 135도를 이루는 방향, 예를 들어, 상기 제1 사선 방향(D3) 및 상기 제2 사선 방향(D4)으로 연장될 수 있다.
- [0043] 상기 대향 기관(201)은 상부 기관(210), 차광패턴(221), 컬러필터 패턴(231), 오버 코팅층(241), 공통전극(251), 상부 배향막(261)을 포함할 수 있다.
- [0044] 상기 차광패턴(221)은 상기 게이트 라인(111), 상기 데이터 라인(131), 상기 제1 및 제2 스위칭 소자들(TFT01, TFT02) 및 상기 스토리지 라인(116)에 대응하게 상기 상부 베이스 기관(210)에 형성되어 있다. 따라서 차광되지 않는 상기 단위 화소영역에는 상기 컬러필터 패턴(231)이 형성된다. 상기 컬러필터 패턴(231)은 예를 들어, 적색 필터, 녹색 필터 및 청색 필터를 포함할 수 있다. 적색 필터, 녹색 필터 및 청색 필터 순서로 행방향(D1)으로 각 단위 화소영역에 대응하게 배치될 수 있다.
- [0045] 상기 오버 코팅층(241)은 상기 컬러필터 패턴(231) 및 상기 차광패턴(221)을 덮고, 상기 공통전극(251)은 상기 제1 및 제2 화소전극들(160, 170)과 동일한 재료로 상기 오버 코팅층(241) 상에 형성되어 있다. 상기 단위 화소영역에 대응하는 공통전극(251)에는 상기 제1 및 제2 화소전극들(160, 170)과 달리 슬릿들, 즉 절개부가 형성되지 않고, 상기 공통 전극(251)은 평판으로 형성될 수 있다. 본 실시예와 같이, 상기 제1 및 제2 화소전극들(160, 170)에 마이크로 슬릿부들(165, 175)이 형성되고 상기 공통전극(251)은 전술한 평판으로 형성되는 액정셀 타입을 SVA mode로 칭하기도 한다.
- [0046] 상기 상부 배향막은 상기 하부 배향막과 동일한 재료로 상기 공통전극 상에 형성된다.
- [0047] 상기 대향 기관(201)의 상면에 상부 편광판이 부착될 수 있고, 상기 상부 편광판의 편광축은 상기 하부 편광판의 편광축과 실질적으로 직교하게 배치될 수 있다.
- [0048] 상기 액정층(103)은 상기 제1 및 제2 화소전극들(160, 170)과 상기 공통전극(251)에 의해 전기장이 인가되기 전에는 액정(181)의 장축 방향(이하 액정의 방향자로 칭함)이 상기 어레이 기관(101) 및 상기 대향 기관(201)과 직교하는 방향으로 배향될 수 있다.
- [0049] 다시 도 1 내지 도 3을 참조하면, 본 실시예에서 상기 슬릿부들(165, 175)은 열십자 형상의 지지전극의 중심 인근에서 지그재그 형상으로 연장되어 있고, 나머지는 상기 단위화소영역의 외곽까지 직선으로 연장되어 있다. 상기 지그재그로 연장된 부분을 지그재그부 및 상기 직선으로 연장된 부분을 직선부로 각각 정의한다. 상기 지그재그부가 꺾이는 피치는 예를 들어 10 μ m 내지 20 μ m 정도일 수 있다. 상기 피치는 화소의 사이즈에 따라 적절하게 상기 범위와 다르게 변경될 수 있다. 상기 지그재그부는 상기 45도 방향을 중심으로 +15도 내지 - 15도로 꺾여지면서 지그재그로 연장되어 있다. 상기 지그재그부의 꺾이는 각도는 화소의 사이즈에 따라 적절하게 상기 범위와 다르게 변경될 수도 있다.
- [0050] 상기 지그재그부는 후술될 액정의 3차 효율을 조절한다. 상기 3차 효율이란 상기 제1 및 제2 화소전극과 상기 공통전극에 의해 인가된 전기장에 의해 액정의 방향자가 상기 45도 방향으로 배열되는 효율을 의미한다.
- [0051] 본 실시예는 저 전압 구동시 상기 지그재그부에 의하여 액정의 3차 효율이 감소되고, 고전압이 상기 제1 및 제2 화소전극들(160, 170)에 인가 되면 전계 효과로 인하여 상기 직선부 뿐만 아니라 상기 지그재그부 상의 액정 모두가 상기 슬릿부들(165, 175)의 연장방향인 45도 방향으로 정렬된다. 따라서 투과율 저하효과를 거의 없게 하

면서, 저전압 구동과 고전압 구동에서 액정의 3차 효율을 조절할 수 있다.

- [0052] 도 4는 세브론(chevron) 구조를 갖는 표시장치(400)의 한 화소의 평면도이다.
- [0053] 도 4를 참조하면, 세브론 표시장치(400)에서 화소전극에는 상기 제1 방향(D01) 및 상기 제2 방향(D02)에 대해 45도를 이루는 방향으로 제1 슬릿들이 형성되어 있다. 상기 제1 슬릿들은 단위화소영역의 중심선을 기준으로 서로 대칭을 이루도록 형성되어 있다. 상기 제1 슬릿들에 의해 상기 화소전극은 하이 픽셀 및 로우픽셀로 구분되어 있다. 이러한 구조를 S-PVA 모드로 칭하기도 한다. 상기 하이 픽셀은 대략 V자 형상을 갖는다. 공통전극에는 상기 제1 슬릿부들 사이에 위치하는 제2 슬릿부(551)들이 상기 45도 방향으로 형성되어 있다. 상기 세브론 표시장치(400)는 측면 시인성이 우수한 것으로 알려져 있다.
- [0054] 도 5는 도 1 및 도 2에서 설명된 표시장치(100)와 도 4에서 설명된 표시장치(400)에 대한 전압-투과율 그래프이다. 도 6은 도 5에 도시된 그래프를 표준화된 계조로 변환한 계조-투과율 그래프이다.
- [0055] 도 5 및 도 6에서 가로축은 상기 제1 및 제2 화소전극들(160, 170)과 상기 하이 픽셀 및 로우 픽셀에 인가된 전압 및 이에 대응하는 계조를 표시한다. 세로축은 화소의 투과율을 표시한다. 도 5에서 그래프 G11은 본 실시예의 SVA 모드의 표시장치(100)를 정면에서 관측한 V-T 그래프이고, 그래프 G12는 상기 SVA 모드의 표시장치(100)를 우측 60도 시야각에서 관측한 V-T 그래프이다. 그래프 G13은 본 실시예와 다르게 슬릿부들(165, 175)이 지그재그부 없이 전부 직선으로만 형성된 경우에 우측 60도 시야각에서 관측한 V-T 그래프이다. 슬릿부들(165, 175)이 지그재그부 없이 전부 직선형으로 형성된 표시장치를 직선형 표시장치로 정의한다. 그래프 G21은 도 4에 도시된 S-PVA 모드 표시장치(400)를 정면에서 관측한 V-T 그래프이고, 그래프 G22는 상기 S-PVA 모드 표시장치(400)를 우측 60도 시야각에서 관측한 V-T 그래프이다.
- [0056] 도 6에서 그래프 G31, G32, G33, G41 및 G42은 각각 본 실시예의 정면 계조-투과율(G-T) 그래프, 우측 60도 G-T 그래프, 직선형 SVA 모드의 우측 60도 G-T 그래프, 세브론 표시장치(400)의 정면 G-T 그래프 및 우측 60도 G-T 그래프를 나타낸다.
- [0057] 도 5를 참조하면, 상기 S-PVA 모드에 대비하여 본 실시예의 SVA 모드는 투과율 관점에서 크게 향상된 것을 알 수 있다. 한편, 상기 S-PVA 모드, 즉 통상적인 세브론(Chevron) 구조는 정면 및 측면 V-T 그래프가 유사하게 증가하는 특징을 갖는다. 반면 직선형 SVA 구조는 약 3.8V 정면 및 측면 V-T 그래프는 역전 현상을 보여 주고 있다. 도 6을 참조하면, 직선형 표시장치는 저계조에서는 세브론 모드 대비하여 측면 감마(Gamma)가 더 뜨고, 50 계조(Gray) 이상의 고계조에서는 정면 대비 측면 역전 현상을 보이는 것을 알 수 있었다.
- [0058] 따라서 직선형 표시장치는 시인성 측면에서 상기 S-PVA에 대비하여 감소하는 것을 알 수 있다. 반면, 본 실시예의 표시장치(100)에서는 상기 지그재그부로 인해 상기 정면 및 측면 V-T 그래프에서 역전현상이 없어져서 시인성 지수가 향상됨을 알 수 있다.
- [0059] 도 7은 도 1 및 도 2에서 설명된 표시장치(100)와 도 4에서 설명된 표시장치(400)에 대하여 정면에서 관측한 2차 효율 및 3차 효율을 나타낸 그래프이다. 도 8은 도 1 및 도 2에서 설명된 표시장치(100)와 도 4에서 설명된 표시장치(400)에 대하여 우측 60도로 관측한 2차 효율 및 3차 효율을 나타낸 그래프이다.
- [0060] 도 7에서 그래프 G51, G52, G53, G61 및 G62는 각각 본 실시예의 정면 계조에 따른 2차 효율 그래프, 3차 효율 그래프, 직선형 SVA 모드의 정면 3차 효율 그래프, 세브론 표시장치(400)의 정면 2차 효율 그래프 및 3차 효율 그래프를 나타낸다.
- [0061] 도 8에서 그래프 G71, G72, G73, G81 및 G82는 각각 본 실시예의 우측 60도 시야각에서 계조에 따른 2차 효율 그래프, 3차 효율 그래프, 직선형 SVA 모드의 우측 60도 3차 효율 그래프, 세브론 표시장치(400)의 우측 60도 2차 효율 그래프 및 3차 효율 그래프를 나타낸다.
- [0062] 그림 7을 참조하면, 본 실시예의 SVA 모드의 2차 효율의 증가 기울기가 매우 급하며, 세브론 표시장치(400)에 대비해서 매우 높음을 알 수 있다. 그러나 상기 직선형 SVA 모드와 상기 세브론 모드는 3차 효율에 있어서 특별한 차이를 보이고 있지 않다. 상기 직선형 SVA 모드에서 3차 효율은 저계조에서 매우 급격히 증가하고 중간 계조 이상에서 증가율이 매우 작은 것을 알 수 있다. 시인성 측면에서 계조에 대한 3차 효율 증가율이 일정한 것이 바람직하다. 따라서 상기 직선형 SVA 모드에서 3차 효율 그래프가 저계조에서 감소되는 것이 바람직하다. 반면, 본 실시예의 SVA 모드에서는 전술한 것과 같이 상기 지그재그부로 인해 저계조에서 3차 효율이 저하된다. 그 결과, 3차 효율의 그래프의 기울기가 전체적으로 비교적 일정한 것을 확인할 수 있다. 이로 인해 본 실시예의 표시장치(100)의 시인성이 향상된다.

- [0063] 도 8을 참조하면, 우측 60도에서 제조별 2차 및 3차 효율의 그래프에서, 본 실시예의 SVA 모드 표시장치(100)의 2차 효율의 기울기는 정면과 유사하게 급하게 증가하며, 약 55 제조이상에서 변곡점이 형성됨을 알 수 있다. 반면, 측면에서 3차 효율의 경우 직선형 SVA 모드 및 세브론 모드에 대비하여 본 실시예의 SVA 모드에서 3차 효율 그래프는 직선 형상에 보다 근접함을 알 수 있다. 따라서 본 실시예의 표시장치(100)는 직선형 SVA 모드 및 세브론 모드에 비하여 시인성이 향상된다.
- [0064] 도 9는 실시예 2에 따른 어레이 기관의 화소전극의 평면도이다.
- [0065] 도 9를 참조하면, 본 실시예의 어레이 기관 및 표시장치는 슬릿부의 지그재그부가 형성된 위치가 변경된 것을 제외하고는 도 1 내지 도 8에서 설명된 어레이 기관(101) 및 표시장치(100)와 실질적으로 동일하다. 따라서 중복된 설명은 생략한다.
- [0066] 본 실시예에서 지지전극부는 대략 열십자 형상으로 메인화소영역 및 서브화소영역에 각각 형성되어 있다. 제1 슬릿부 및 제2 슬릿부는 각각 직선부 및 지그재그부를 포함한다. 상기 직선부는 상기 메인화소영역의 중심 및 상기 서브화소영역의 중심에서 상기 지지전극부로부터 직선으로 연장되어 있다. 상기 지그재그부는 상기 직선부로부터 상기 단위화소영역의 외곽까지 상기 지그재그 형상으로 연장되어 있다.
- [0067] 상기 지그재그부에 의한 저계조에서 3차 효율 감소효과와 이로 인한 측면 시인성 향상효과는 도 1 내지 도 8에서 설명한 것과 실질적으로 동일 유사하다.
- [0068] 도 10은 실시예 3에 따른 어레이 기관의 화소전극의 평면도이다.
- [0069] 도 10을 참조하면, 본 실시예의 어레이 기관 및 표시장치는 슬릿부 전체가 지그재그 형상으로 형성된 것을 제외하고는 도 1 내지 도 8에서 설명된 어레이 기관(101) 및 표시장치(100)와 실질적으로 동일하다. 따라서 중복된 설명은 생략한다.
- [0070] 본 실시예에서 지지전극부는 대략 열십자 형상으로 메인화소영역 및 서브화소영역에 각각 형성되어 있다. 제1 슬릿부 및 제2 슬릿부는 전체적으로 지그재그로 형성되어 있다. 지그재그가 형성되는 영역이 증가하므로 지그재그의 각도를 실시예 1 및 실시예 2보다 작게하는 것이 바람직할 수 있다.
- [0071] 상기 지그재그부에 의한 저계조에서 3차 효율 감소효과와 이로 인한 측면 시인성 향상효과는 도 1 내지 도 8에서 설명한 것과 실질적으로 동일 유사하다.
- [0072] 도 11은 실시예 4에 따른 어레이 기관의 화소전극의 평면도이다.
- [0073] 도 11을 참조하면, 본 실시예의 어레이 기관 및 표시장치는 화소전극의 형상이 변경된 것과, 2차 효율을 조절하여 시인성이 향상되는 것을 제외하고는 도 1 내지 도 3에서 설명된 어레이 기관(101) 및 표시장치(100)와 실질적으로 동일하다. 따라서 중복된 설명은 생략한다.
- [0074] 본 실시예에서 상기 화소전극은 4개의 도메인들로 구분된다. 상기 화소전극은 지지전극부, 제1 슬릿부 및 제2 슬릿부를 포함한다. 상기 지지전극부는 제1 지지전극부 및 제2 지지전극부를 포함한다. 상기 제1 지지전극부는 단위화소영역의 외곽에 배치된다. 상기 제2 지지전극부는 상기 도메인들이 서로 접하는 경계를 따라 배치되며, 대략 열십자 형상으로 배치되어 있다.
- [0075] 상기 제1 슬릿부 및 상기 제2 슬릿부는 각 도메인에서 상기 제1 방향(D01) 및 상기 제2 방향(D02)과 교차하는, 대략 45도를 이루는 방향으로 연장되어 있고, 각 도메인들 간에 대칭적으로 형성되어 있다. 상기 제1 슬릿부는 상기 제1 지지전극부 및 상기 제2 지지전극부에 연결되어 있다. 상기 제2 슬릿부는 상기 제1 지지전극부에는 연결되고, 상기 제2 지지전극부로부터는 절단되어 이격되어 있다. 상기 제1 슬릿부 및 상기 제2 슬릿부는 교호적으로 배열되어 있다.
- [0076] 따라서 단위화소영역의 외곽에는 상기 제2 슬릿부의 단부가 상기 제2 지지전극부로부터 이격된 것으로 인해 다른 부분보다 폭이 넓은 개구부가 형성되어 있다.
- [0077] 도 12a는 도 11에 도시된 제5 영역의 확대 평면도이다. 도 12b, 도 12c 및 도 12d들은 개구부들이 변형예들을 도시한 평면도들이다. 도 13은 도 11에 도시된 화소전극을 갖는 표시장치와 도 4에서 설명된 표시장치(400)에 대하여 2차 효율을 나타낸 그래프이다.
- [0078] 도 12b, 도 12c 및 도 12d에는 상기 제1 슬릿부의 단부가 상기 제2 지지전극부로부터 절단되어 형성된 상기 개구부의 폭을 좁히기 위한 변형예들이 도시되어 있다. 상기 개구부의 폭이 너무 넓으면 액정이 제어되지 않기 때문

에 상기 개구부의 폭은 도 12b, 도 12c 및 도 12d에 도시된 것과 같이 폭을 좁히는 것이 바람직하다.

- [0079] 도 13에서 가로축은 액정의 방위각이고, 세로축은 해당 방위각에 존재하는 액정의 비율을 표시한다. 도 13을 참조하면, 세브론 표시장치(400)의 2차 효율 그래프는 본 실시예의 표시장치(100)의 2차 효율 그래프보다 폭이 좁고 높은 것을 알 수 있다. 상기 개구부로 인해 중간계조에서 액정의 2차 효율이 감소된 것으로 분석되었다.
- [0080] 상기 2차 효율은 화소전극과 공통전극 사이에 형성된 전기장에 의해 액정이 수직에서 수평으로 ??는 정도의 효율을 의미한다. 상기 개구부는 액정 제어력을 약화시켜 완전한 블랙도 아니고 완전한 화이트도 아닌 상태로 액정을 제어한다.
- [0081] 도 7 및 도 8을 참조하면, 본 실시예의 표시장치(100)의 정면 2차 효율을 나타내는 그래프 G54 및 측면 2차 효율을 나타내는 그래프 G74를 참조하면, 상기 개구부로 인해 중간 계조에서 2차 효율이 저하된 것을 확인할 수 있다.
- [0082] 즉, 2차 효율 그래프가 기울기가 급변하는 곡선에서 기울기가 비교적 일정한 직선형에 보다 근접하였고, 세브론 모드의 2차 효율에 근접한 것을 알 수 있다. 따라서 2차 효율을 보다 직선형에 근접시킴으로써 표시장치의 측면 시인성이 향상됨을 확인할 수 있다.
- [0083] 도 14는 실시예 5에 따른 어레이 기판의 화소전극의 평면도이다.
- [0084] 도 14를 참조하면, 본 실시예의 어레이 기판 및 표시장치는 개구부가 형성되는 위치가 변경된 것을 제외하고는 도 11 내지 도 13에서 설명된 어레이 기판 및 표시장치와 실질적으로 동일하다. 따라서 중복된 설명은 생략한다.
- [0085] 본 실시예에서 제2 슬릿부는 단위화소영역을 4개의 도메인들로 분할하는 제1 지지전극부로부터 절단되어 있다. 따라서 상기 제2 슬릿부에 이웃한 2개의 제1 슬릿부들(1376), 상기 제1 지지전극부 및 상기 제2 슬릿부에 의해 둘러싸인 상기 개구부는 상기 단위화소영역 내에서 대략 열십자 형태로 배열되어 있다. 상기 개구부에 의한 중간계조에서 2차 효율 감소효과와 이로 인한 측면 시인성 향상효과는 도 11 내지 도 13에서 설명된 것과 실질적으로 동일하다. 따라서 중복된 설명은 생략한다.
- [0086] 도 15는 실시예 6에 따른 어레이 기판의 화소전극의 평면도이다.
- [0087] 도 15를 참조하면, 본 실시예의 어레이 기판 및 표시장치는 제1 슬릿부 및 제2 슬릿부에 지그재그부가 더 형성된 것을 제외하고는 도 11 내지 도 13에서 설명된 어레이 기판 및 표시장치와 실질적으로 동일하다. 따라서 중복된 설명은 생략한다.
- [0088] 본 실시예에서 상기 제1 슬릿부 및 상기 제2 슬릿부는 상기 단위화소영역의 중심 인근에서 지그재그 형상으로 형성되며 상기 제1 지지전극부에 연결되어 있다. 상기 제2 슬릿부는 상기 단위화소영역의 외곽에 배치된 제2 지지전극부로부터 절단되어 이격되어 있다.
- [0089] 개구부에 의한 중간계조에서 2차 효율 감소효과와 이로 인한 측면 시인성 향상효과는 도 11 내지 도 13에서 설명된 것과 실질적으로 동일하다. 따라서 중복된 설명은 생략한다. 또한, 상기 지그재그부에 의한 저계조에서 3차 효율 감소효과와 이로 인한 측면 시인성 향상효과는 도 1 내지 도 8에서 설명한 것과 실질적으로 동일 유사하다. 따라서 본 실시예의 어레이 기판 및 표시장치는 저계조에서 액정의 3차 효율을 감소시키고 중간계조에서 액정의 2차 효율을 감소시켜서 측면시인성이 향상된다.
- [0090] 도 16은 실시예 7에 따른 어레이 기판의 화소전극의 평면도이다.
- [0091] 도 16을 참조하면, 본 실시예의 어레이 기판 및 표시장치는 제1 슬릿부 및 제2 슬릿부에 지그재그부가 더 형성된 것을 제외하고는 도 11 내지 도 13에서 설명된 어레이 기판 및 표시장치와 실질적으로 동일하다. 따라서 중복된 설명은 생략한다.
- [0092] 본 실시예에서 상기 제1 슬릿부 및 상기 제2 슬릿부는 상기 단위화소영역의 외곽의 모서리 인근에서 지그재그 형상으로 형성되며 제2 지지전극부에 연결되어 있다. 상기 제2 슬릿부는 상기 단위화소영역의 내에 배치된 제1 지지전극부로부터 절단되어 이격되어 있다.
- [0093] 개구부에 의한 중간계조에서 2차 효율 감소효과와 이로 인한 측면 시인성 향상효과는 도 11 내지 도 13에서 설명된 것과 실질적으로 동일하다. 따라서 중복된 설명은 생략한다. 또한, 상기 지그재그부에 의한 저계조에서 3차 효율 감소효과와 이로 인한 측면 시인성 향상효과는 도 1 내지 도 8에서 설명한 것과 실질적으로 동일 유사

하다. 따라서 본 실시예의 어레이 기관 및 표시장치는 저계조에서 액정의 3차 효율을 감소시키고 중간계조에서 액정의 2차 효율을 감소시켜서 측면시인성이 향상된다.

- [0094] 도 17은 실시예 8에 따른 어레이 기관의 한 화소의 평면도이다.
- [0095] 도 17을 참조하면, 본 실시예의 어레이 기관 및 표시장치는 제2 슬릿부가 직선형으로 형성된 것과, 메인화소영역에서 도메인들의 면적이 다른 것과, 메인화소영역에서 제1 슬릿부가 제1 방향(D01)과 이루는 각도가 45도보다 작은 것을 제외하고는 도 1 내지 도 3에서 설명된 어레이 기관(101) 및 표시장치(100)와 실질적으로 동일하다. 따라서 중복된 설명은 생략한다.
- [0096] 도 18은 메인화소영역에서 액정의 방위 및 도메인들이 면적을 도시한 다이어그램이다. 도 19는 도 18에 도시된 메인화소영역을 관찰하는 방향에 따라 관측된 계조-투과율 그래프이다.
- [0097] 도 18을 참조하면, 메인화소영역에서 하부 도메인은, 도 17에 도시된 것과 같이, 상부 도메인보다 면적이 더 넓다.
- [0098] 도 18은 상기 메인화소영역의 도메인들의 면적비를 도식적으로 표시한다. 도 19에 도시된 그래프는 상하 도메인들의 면적비에 따른 계조 투과율 그래프이다. 그래프 G110은 면적비가 5:5일 때 하측 및 상측 60도 시야각에서 상기 메인화소영역을 관측한 G-T 그래프이다. 그래프 G111은 면적비와 무관하게 정면에서 상기 메인화소영역을 관측한 G-T 그래프이다. 그래프 G112는 면적비가 4:6일 때 하측 60도 시야각에서 상기 메인화소영역을 관측한 G-T 그래프이다. 그래프 G113은 면적비가 4:6일 때 상측 60도 시야각에서 상기 메인화소영역을 관측한 G-T 그래프이다.
- [0099] 도 18에 도시된 것과 같이, 상측 두 개의 도메인의 면적을 좁히고, 하측 두 도메인의 면적을 넓히면, 상측과 하측에서 관측되는 감마(γ) 곡선의 형태는 달라지게 된다. 상측에서는 감마 곡선이 더 어두운 쪽으로 바뀌고, 하측에서는 더 밝아지는 쪽으로 변하게 된다.
- [0100] 도 20은 메인화소영역에서 액정의 방위를 도시한 다이어그램이다. 도 21은 도 20에 도시된 메인화소영역을 관찰하는 방향에 따라 관측된 계조-투과율 그래프이다.
- [0101] 도 20에서 상기 메인화소영역에서 상기 제1 슬릿부는 상기 제1 방향(D01), 즉 편광판의 편광축 방향에서 수평쪽으로 10도 회전되게 형성되며, 따라서 액정의 방위도 상기 제1 슬릿부를 따라 수평쪽으로 10도 회전되게 배치되어 있다. 도 21에서 그래프 G211은 정면에서 상기 메인화소영역을 관측한 G-T 그래프이다. 그래프 G214는 상기 제1 슬릿부의 각도가 상기 편광축과 45도 일 때 상측 및 하측 60도에서 관측된 G-T 그래프이다. 그래프 G212는 도 17 및 도 20에 도시된 메인화소영역을 상측 및 하측 60도에서 관측된 G-T 그래프이다. 그래프 G213은 도 17 및 도 20에 도시된 메인화소영역을 좌측 및 우측 60도에서 관측된 G-T 그래프이다.
- [0102] 상기 그래프들을 참조하면, 상기 액정의 방위를 45도보다 작게 하면 상측과 하측에서 관측되는 감마(γ) 곡선의 형태는 달라지게 된다. 상측에서는 감마 곡선이 더 밝은 쪽으로 바뀌고, 하측에서는 더 어두워지는 쪽으로 변하게 된다.
- [0103] 도 22는 도 17도시된 화소를 60도 시야각으로 각 방위각에서 관측할 때 시인성지수를 표시한 그래프이다.
- [0104] 도 18 내지 도 21에서 도메인의 면적비 조절과 액정의 방위각 조절에 따른 시야각 특성 변화 경향을 조합시켜 기존의 조건보다 더 좋은 측면 시인성 특성을 얻을 수 있다.
- [0105] 도 22에는 로우 픽셀, 즉 제2 화소전극은 기존과 동일한 조건, 즉 동일한 면적 및 제2 슬릿부의 연장방향이 상기 제1 방향(D01)과 45도를 이루도록 유지하고, 하이 픽셀, 즉 제1 화소전극에서는 액정의 각도와 위쪽과 아래쪽 도메인들의 면적비를 조절했을 때, 60도 시야각에서 각 방위각 별 시인성 지수를 나타낸다. 상기 시인성 지수는 낮을 수록 표시품질이 우수한 것이다.
- [0106] 도 22를 참조하면, 그래프 G312는 S-PVA 구조에서 하이 픽셀(high pixel)과 로우 픽셀(low pixel)의 면적비는 2.5:1 이고, 로우 픽셀은 4개의 도메인이 동일 면적이고, 전장을 가했을 때 액정의 방위 각도는 수평면에서 45도인 경우의 방위각-시인성 지수 그래프이다.
- [0107] 그래프 G313은 도 17에 도시된 것과 같이 제1 화소전극의 상측의 두 도메인 면적을 작게, 하측의 두 도메인의 면적을 크게 만든 경우의 방위각-시인성 지수 그래프이다.
- [0108] 그래프 G311은 도 17에 도시된 것과 같이 상기 제1 화소전극에서 제1 슬릿부들(2165)의 방위각 따라서 액정의

방위각이 제1 방향(D01)과 40도를 이루는 경우 방위각-시인성 지수 그래프이다.

[0109] 먼저, 그래프 G313 및 그래프 G311을 비교하면, 그래프 G311의 경우우측과 좌측의 시인성 지수가 현저히 감소하여 시인성이 향상되고, 반면 상측과 하측의 시인성 지수가 현저히 상승한 결과를 얻을 수 있었다. 그리고, 이 상태에서 상기 제1 화소전극의 상하 도메인의 면적비를 3:7로 변경시켰을 때 그래프 G313에 나타난 바와 같이 하측을 제외한 모든 방향에서 시인성 지수가 기준보다 감소되어 우수한 시인성 결과를 얻을 수 있었다. 이와 같이 본 실시예에 의하면 하측의 시인성을 손해보는 대신 다른 모든 방향의 측면 시인성을 크게 향상시킬 수 있다. 아래의 표로 도메인이 면적비와 슬릿부의 방위각에 대한 실험값들을 도시하였다.

	하이 픽셀(High pixel)				로우 픽셀(Low pixel)			
	상측 도메인 면적	하측 도메인 면적	상측 액정 각도	하측 액정 각도	상측 도메인 면적	하측 도메인 면적	상측 액정 각도	하측 액정 각도
최적 실험예	30%	70%	40도	40도	50%	50%	45도	45도
최적 실시범위	45~25%	55~75%	40~45도	35~43도	50~60%	40~50%	45도	45도
다른 실험예1	50%	50%	40도	40도	50%	50%	45도	45도
다른 실험예2	40%	60%	40도	40도	60%	40%	45도	45도
다른 실험예3	40%	60%	45도	37.5도	60%	40%	45도	45도
다른 실험예4	40%	60%	40도	40도	60%	40%	40도	40도

[0110]

[0111] 도 23은 실시예 9에 따른 표시장치의 한 화소의 평면도이다.

[0112]

[0112] 도 23을 참조하면, 본 실시예의 어레이 기판 및 표시장치는 공통전극에 형성된 제2 슬릿부의 방위각 및 위치가 변경된 것을 제외하고는 도 4에 도시된 세브론 표시장치(400)와 동일하다.

[0113]

[0113] 상기 표시장치(2400)는 어레이 기판, 대향 기판 및 액정층을 포함한다.

[0114]

[0114] 상기 어레이 기판은 화소전극을 포함한다. 상기 화소전극은 제1 슬릿부들을 갖는다. 상기 제1 슬릿부는 상기 제1 방향(D01)과 나란한 중심선에 대해 대칭적으로 형성되며 상기 중심선과 45도와 같거나 큰 제1 예각을 이룬다.

[0115]

[0115] 상기 대향기판은 제2 슬릿부들이 형성된 공통전극을 포함한다. 상기제2 슬릿부는 상기 중심선과 45도 보다 크고 상기 제1 예각과 같거나 큰 제2 예각을 이루며 상기 제1 슬릿부들의 사이에 위치하도록 형성된다. 상기 액정층은 상기 어레이 기판과 상기 대향기판의 사이에 위치한다.

[0116]

[0116] 상기 중심선을 기준으로 양측에 배치되어 쌍을 이루는 상기 제2 슬릿부들의 중심은 상기 중심선으로부터 이격되게 배치된다. 따라서 상기 제1 슬릿부와 상기 제2 슬릿부 사이 영역의 면적이 상기 중심선을 기준으로 양측에서 서로 다르게 형성된다. 상기 제2 예각은 45도보다 크고 60도와 같거나 작을 수 있다. 상기 화소전극은 상기 제1 슬릿부에 의해 구분되는 제1 화소전극 및 제2 화소전극을 포함하며, 상기 제1 화소전극은 V자 형상을 가질 수 있다.

[0117]

[0117] 본 실시예의 어레이 기판 및 표시장치(2400)에 의하면, 슬릿부의 각도 조절과 도메인들의 면적비 조절이 매우 용의하다. 각도는 상기 제2 슬릿부의 각도를 상기 제1 방향(D01) 기준으로 45도 보다 큰 예각으로 형성할 수 있다. 따라서 상기 제1 방향(D01)과 직교하는 제2 방향(D02)에 대해 상기 제2 슬릿부는 대략 30도보다 크고 45도 미만의 각도로 형성될 수 있다. 이로 인해 액정이 방위가 변경된다. 도메인의 면적 변경은 상기 제2 슬릿부들쌍의 경계부 상측 또는 하측으로 이동시켜서 달성될 수 있다.

[0118]

[0118] 상기 제1 슬릿부의 각도 및 중심이동을 통해서도 전술한 것과 같이 액정의 방위 및 도메인 면적비 변경을 달성할 수 있다. 본 실시예에 따르면 좌우 방향 혹은 좌우와 상측 방향의 시인성을 개선할 수 있다.

[0119]

[0119] 앞서 설명한 본 발명의 상세한 설명에서는 본 발명의 바람직한 실시예들을 참조하여 설명하였지만, 해당 기술분야의 숙련된 당업자 또는 해당 기술분야에 통상의 지식을 갖는 자라면 후술될 특허청구범위에 기재된 본 발명의 사상 및 기술 영역으로부터 벗어나지 않는 범위 내에서 본 발명을 다양하게 수정 및 변경시킬 수 있음을 이해할 수 있을 것이다.

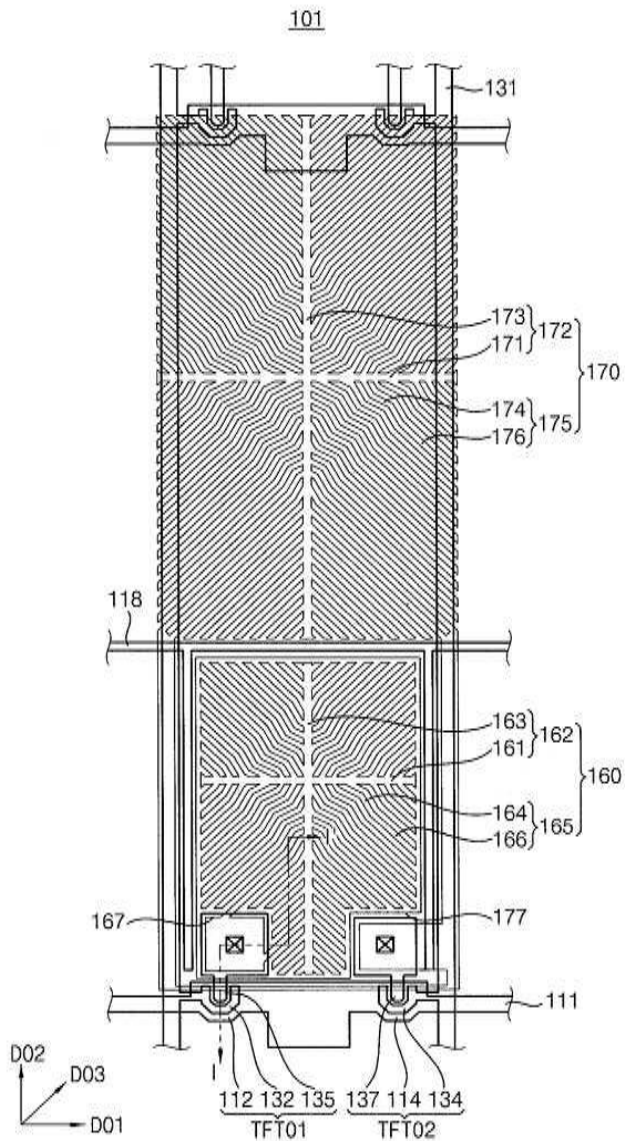
부호의 설명

[0120]

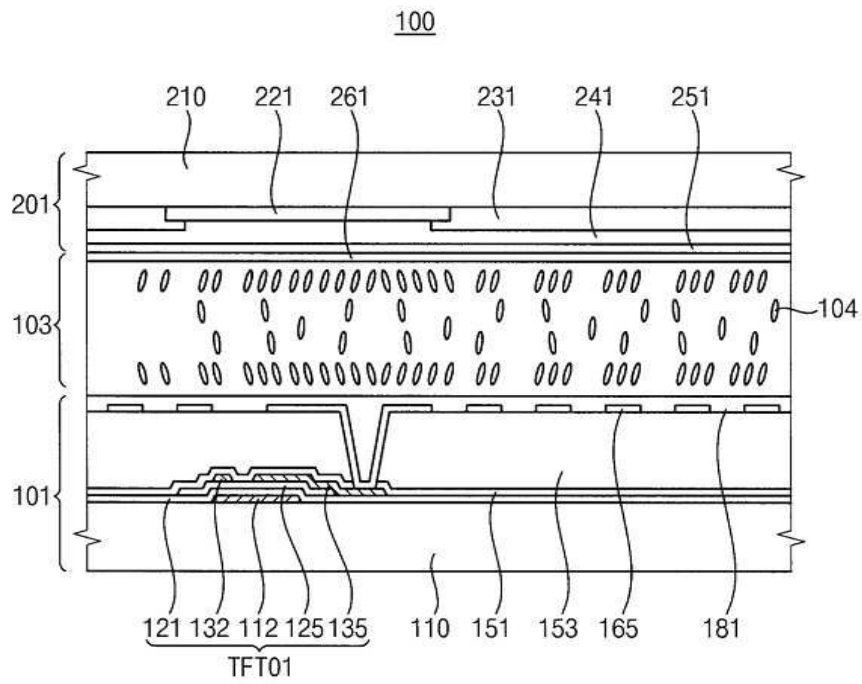
101 : 어레이 기판 110 : 하부 기판
 160 : 제1 화소전극 165 : 제1 슬릿부
 170 : 제2 화소전극 175 : 제2 슬릿부
 103 : 액정층 201 : 어레이 기판
 TFT01 : 제1 스위칭 소자 TFT02 : 제2 스위칭 소자

도면

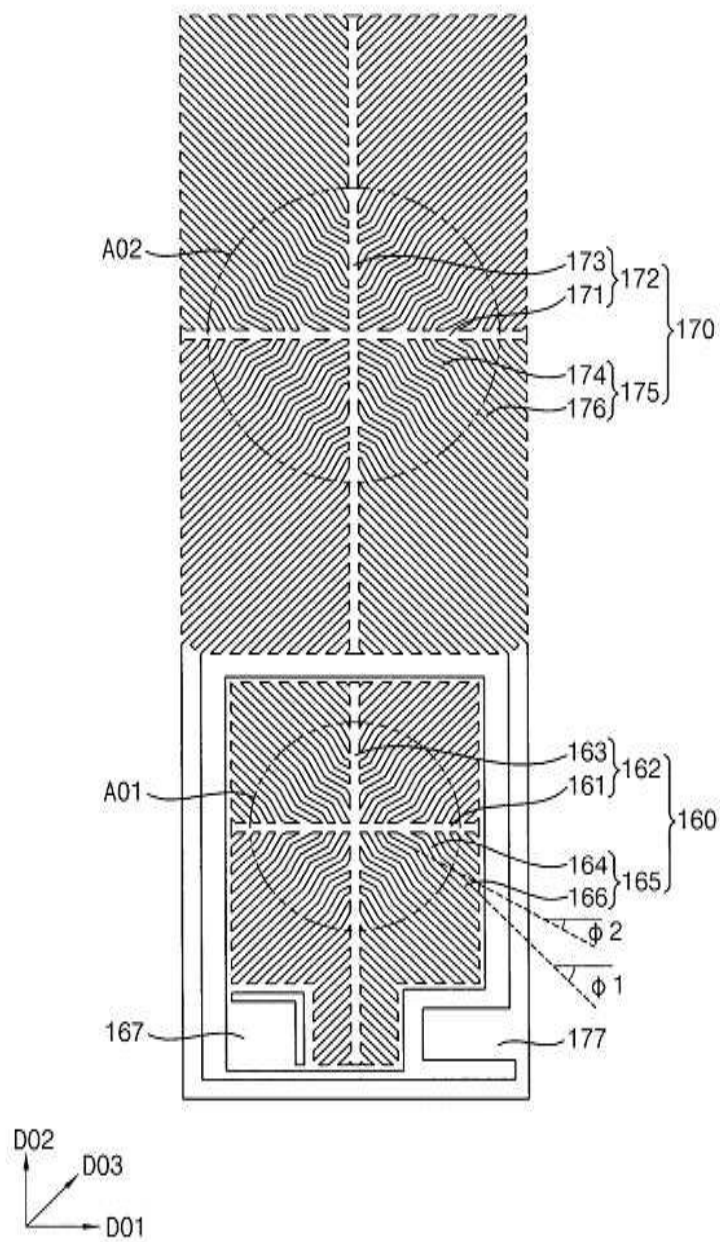
도면1



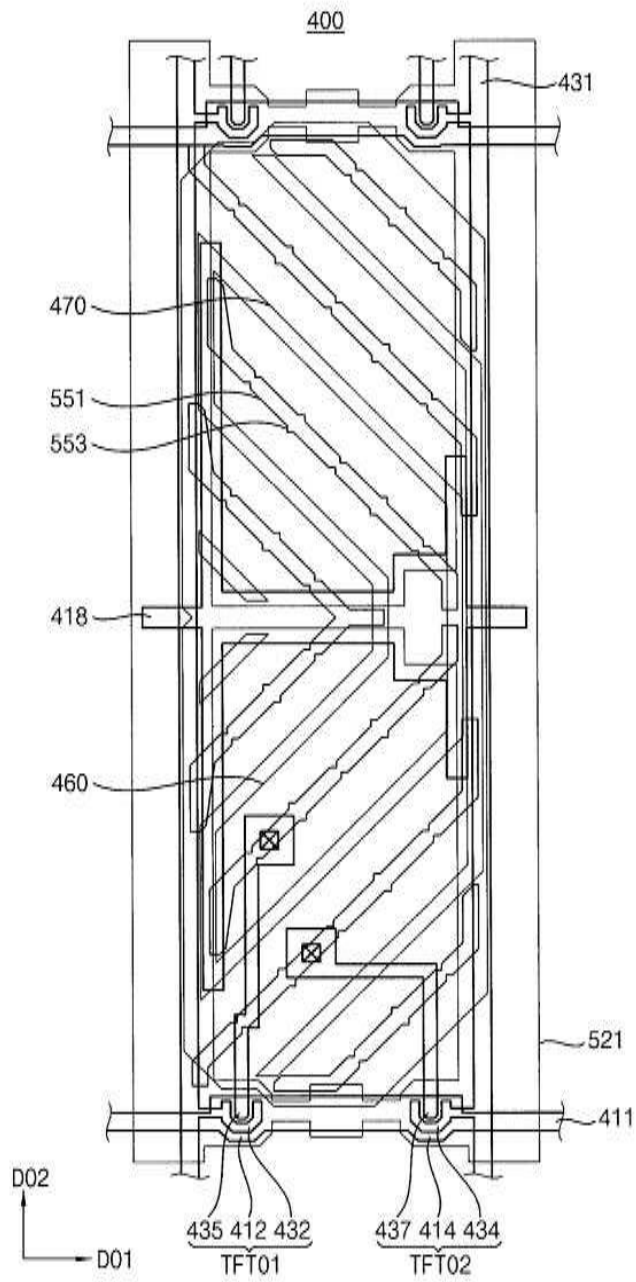
도면2



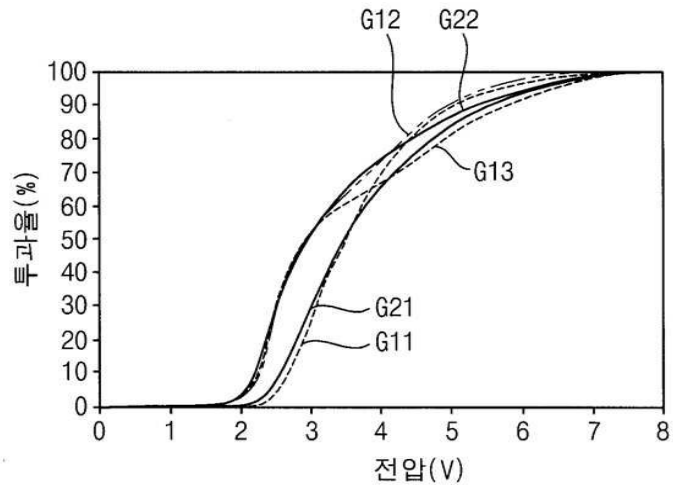
도면3



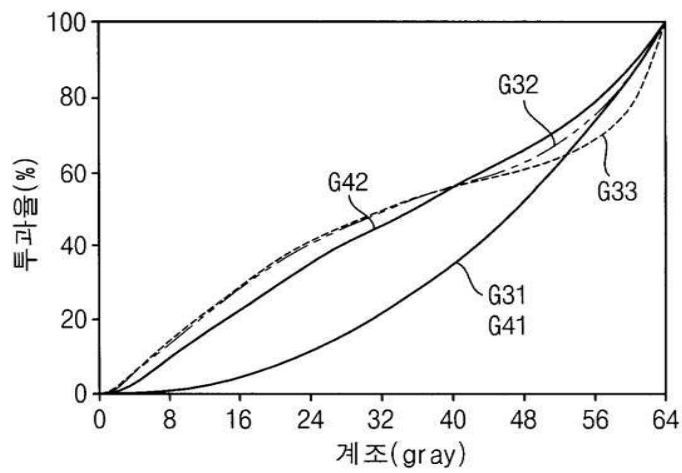
도면4



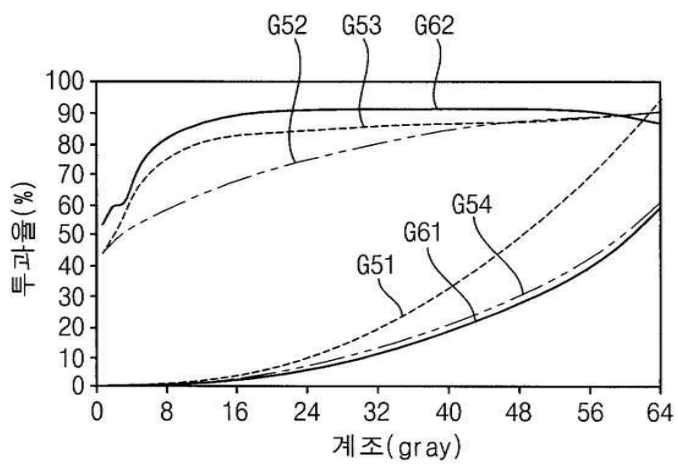
도면5



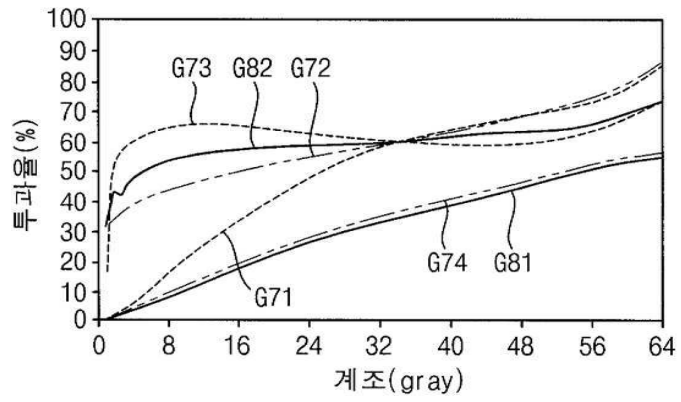
도면6



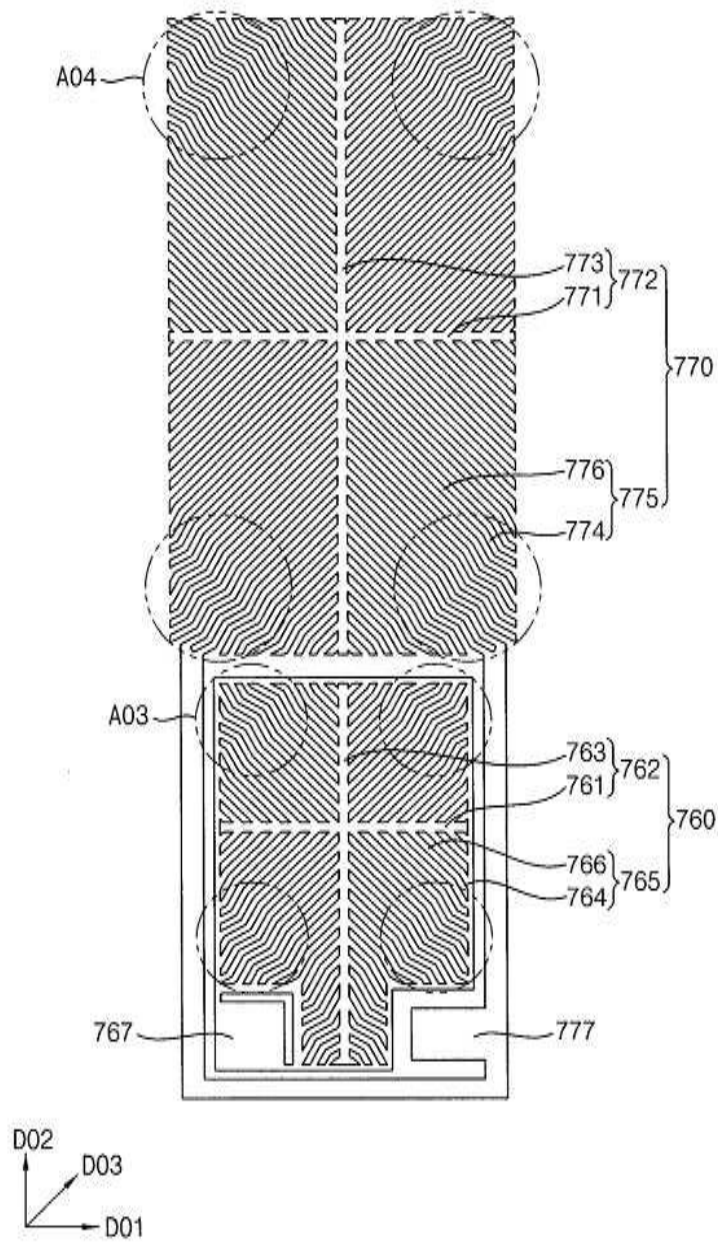
도면7



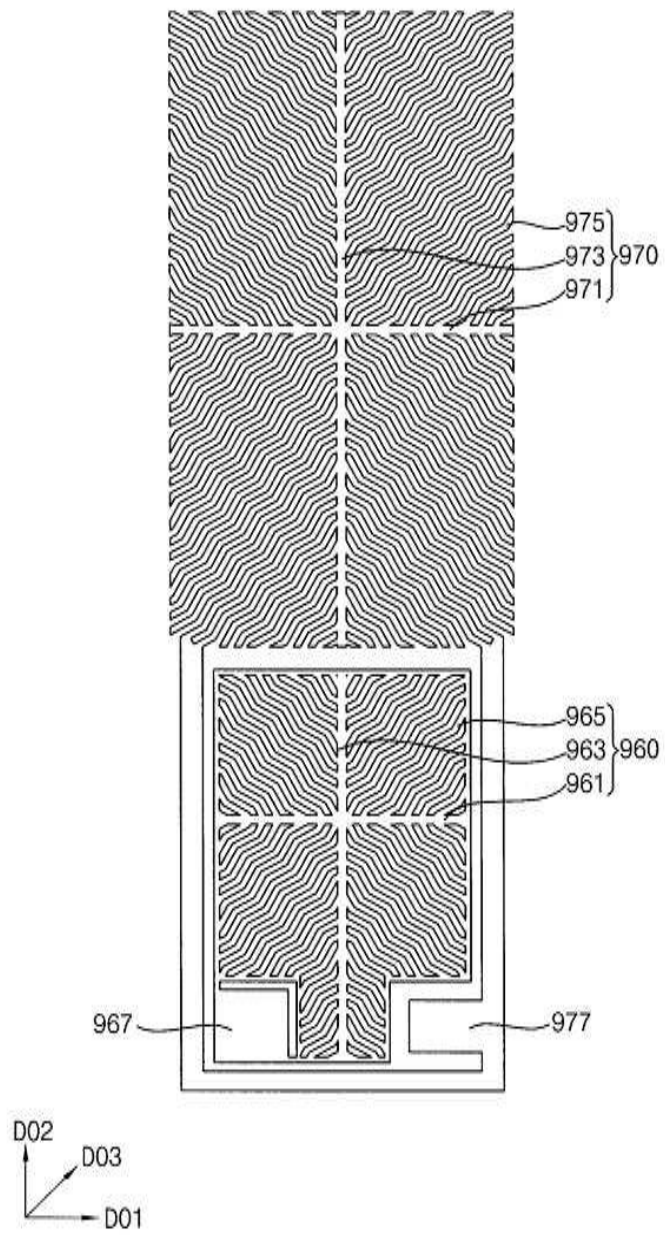
도면8



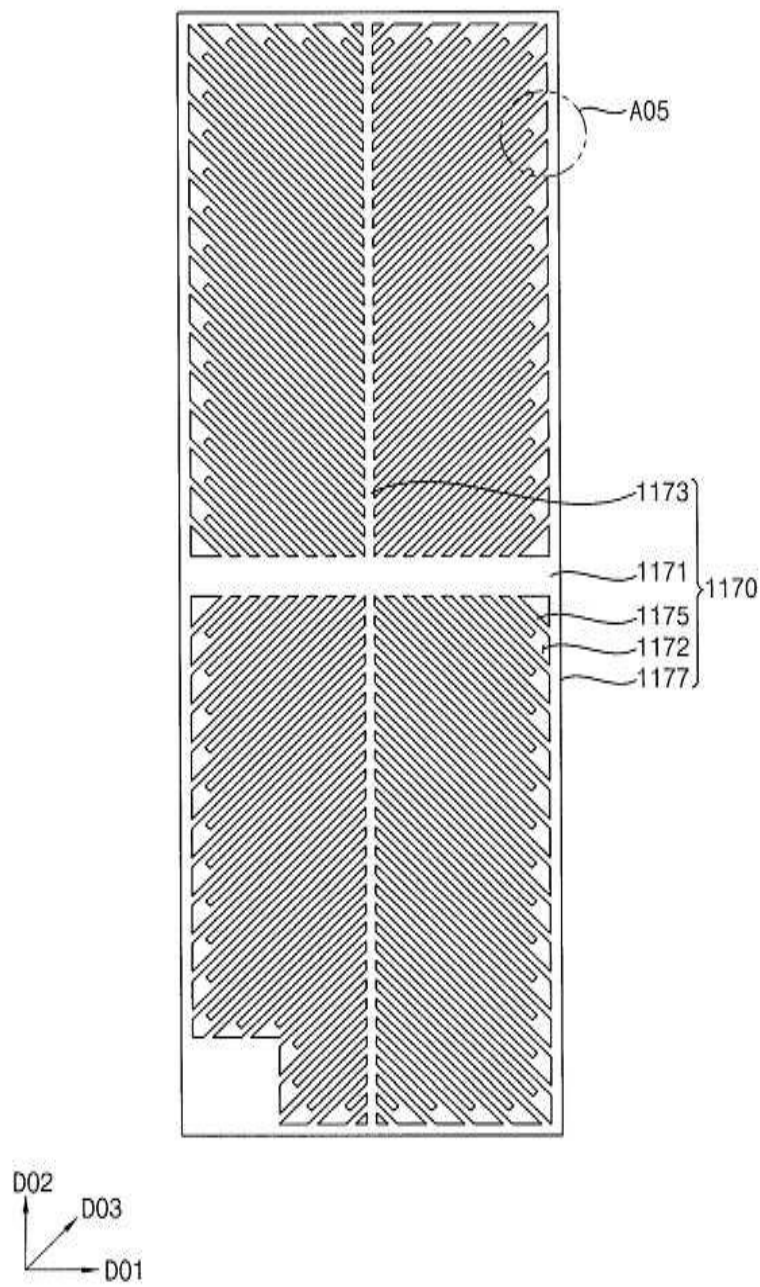
도면9



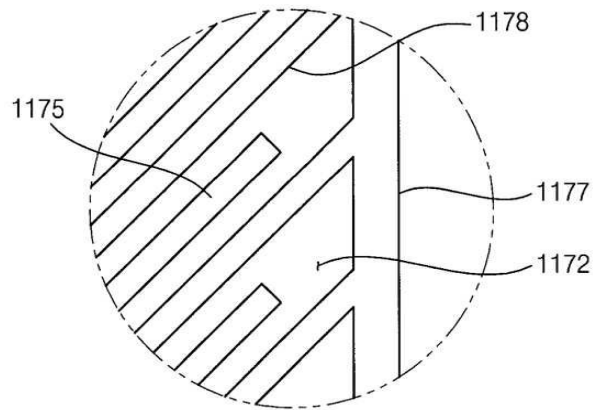
도면10



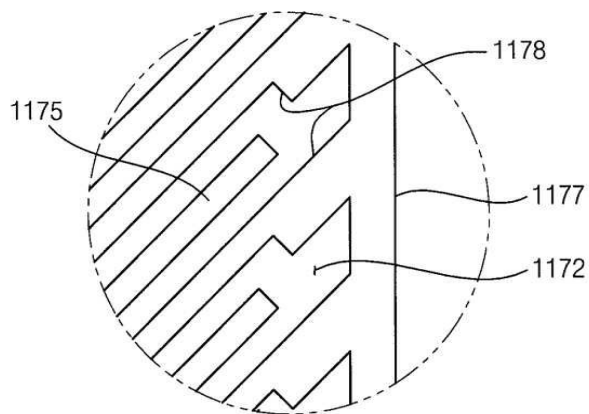
도면11



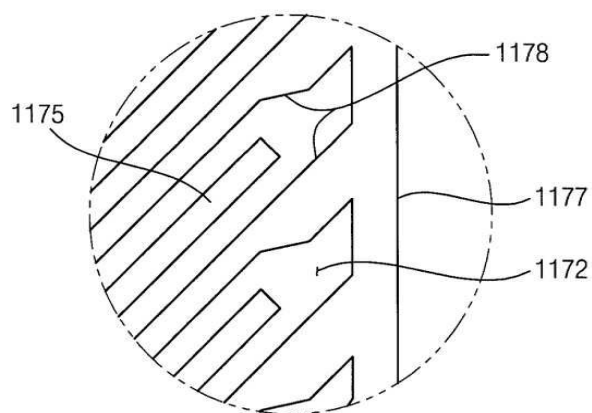
도면12a



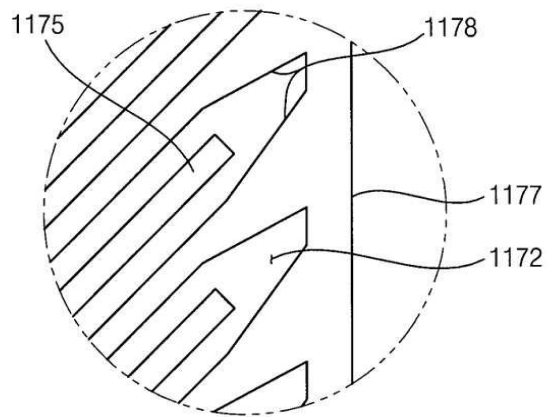
도면12b



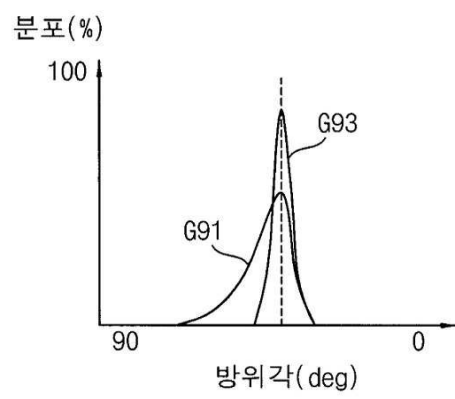
도면12c



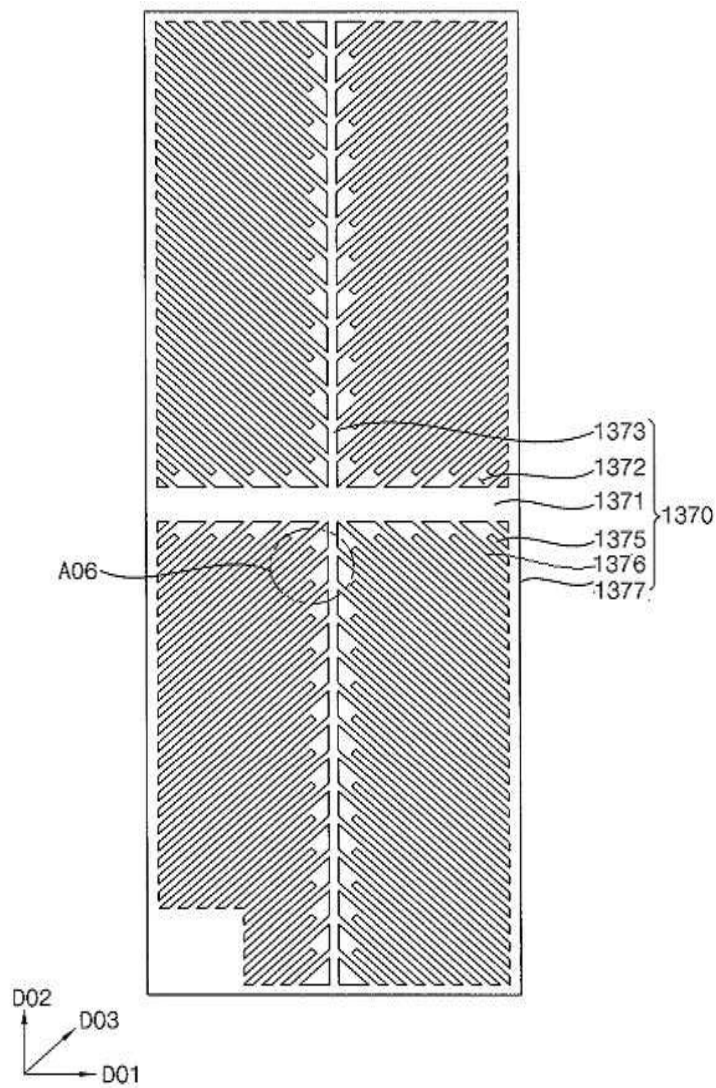
도면12d



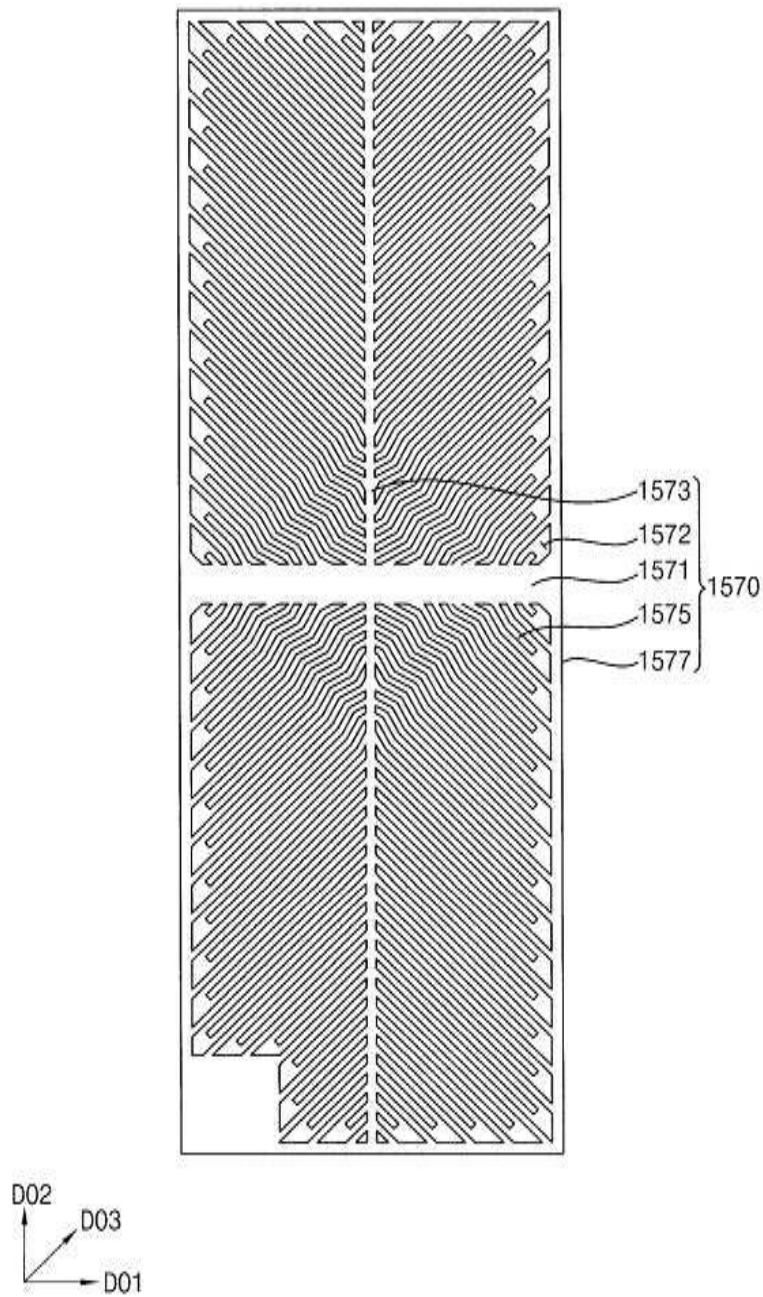
도면13



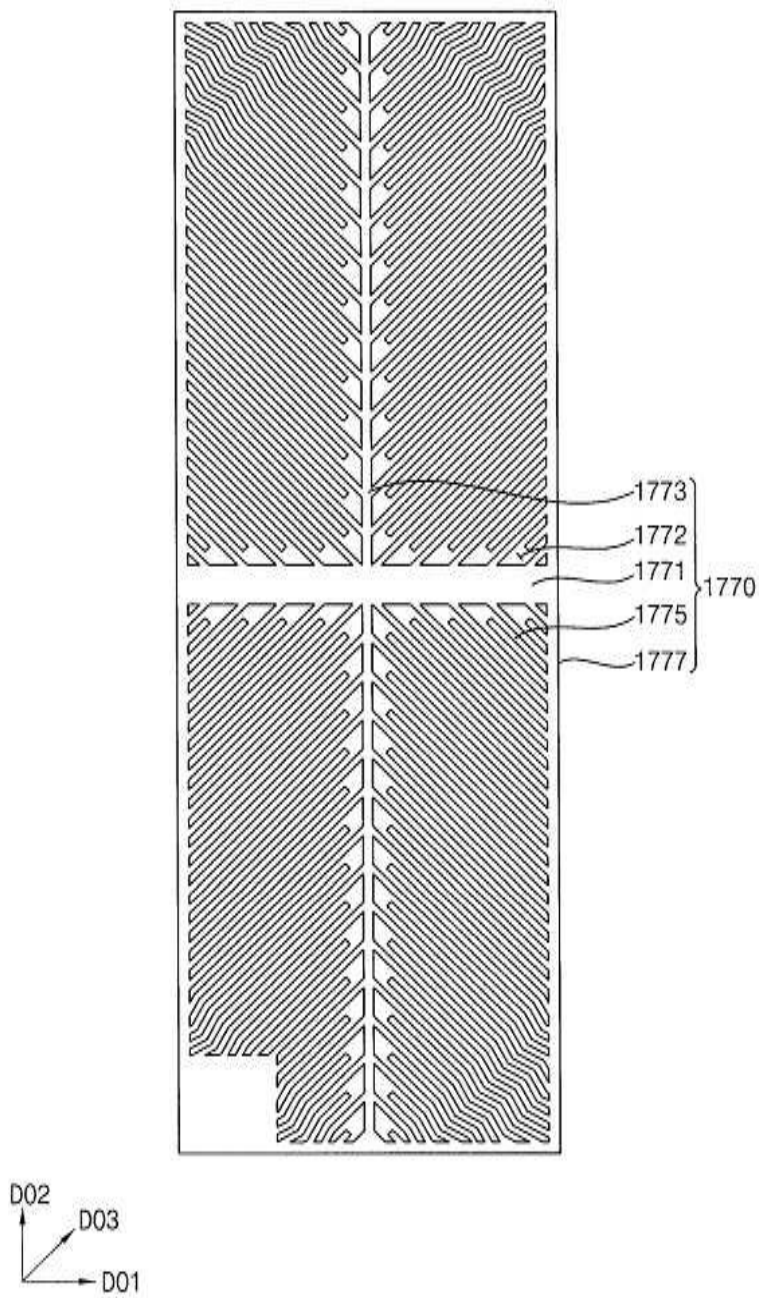
도면14



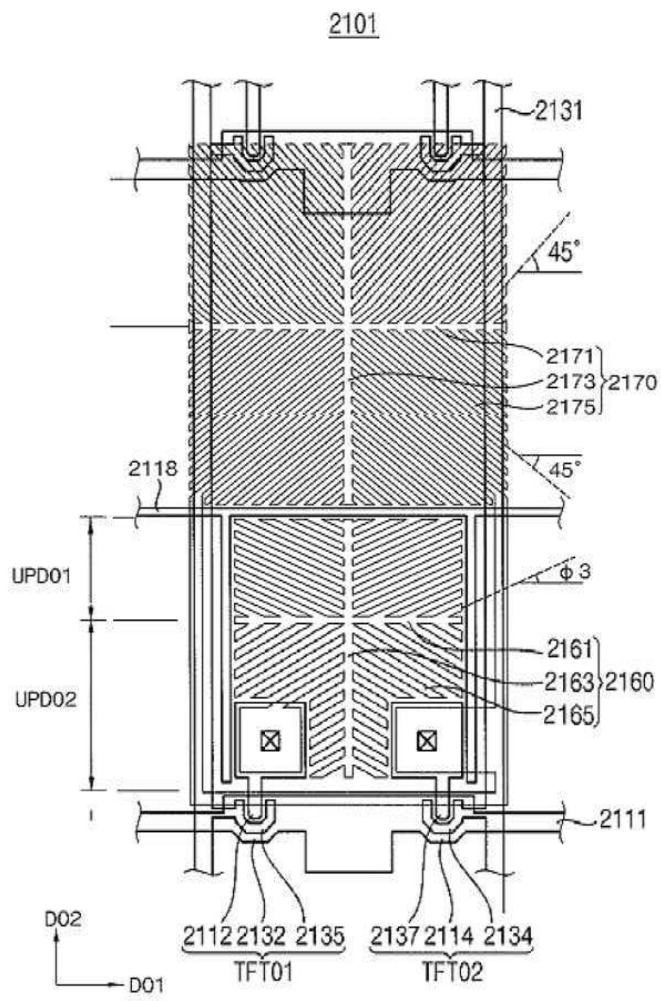
도면15



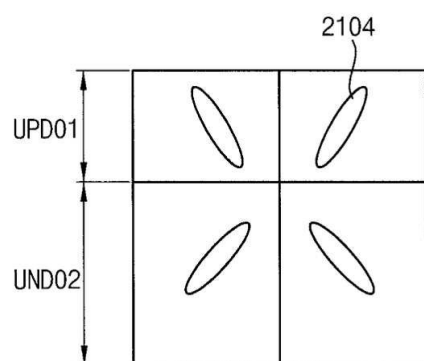
도면16



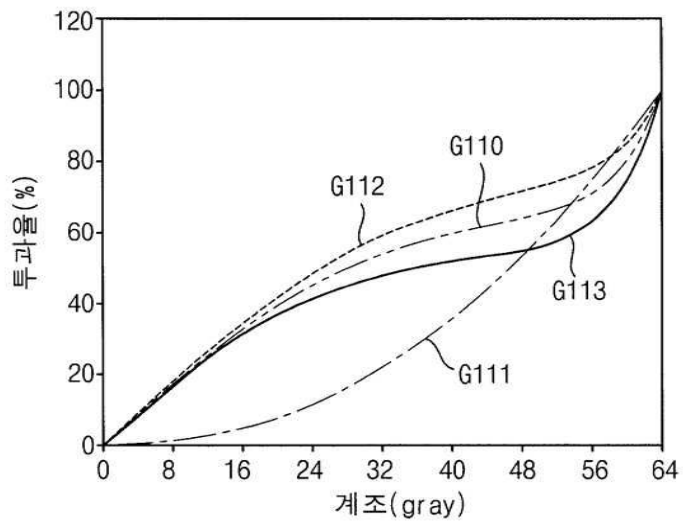
도면17



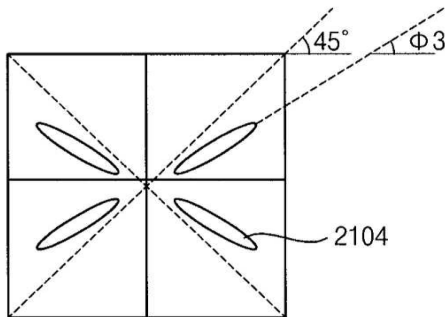
도면18



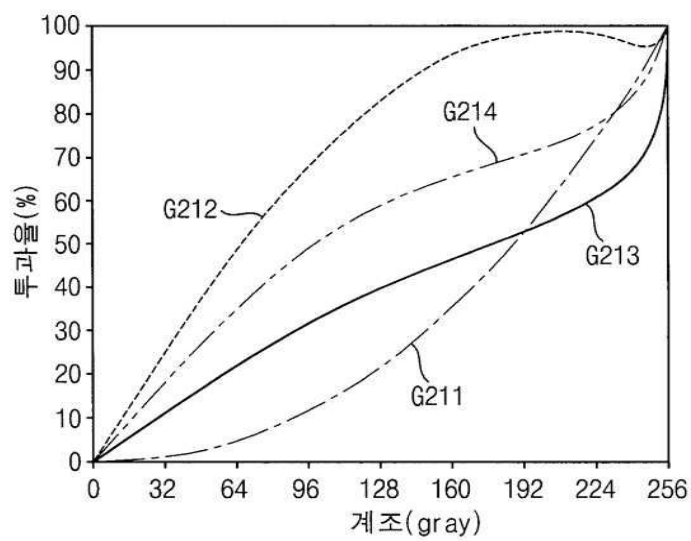
도면19



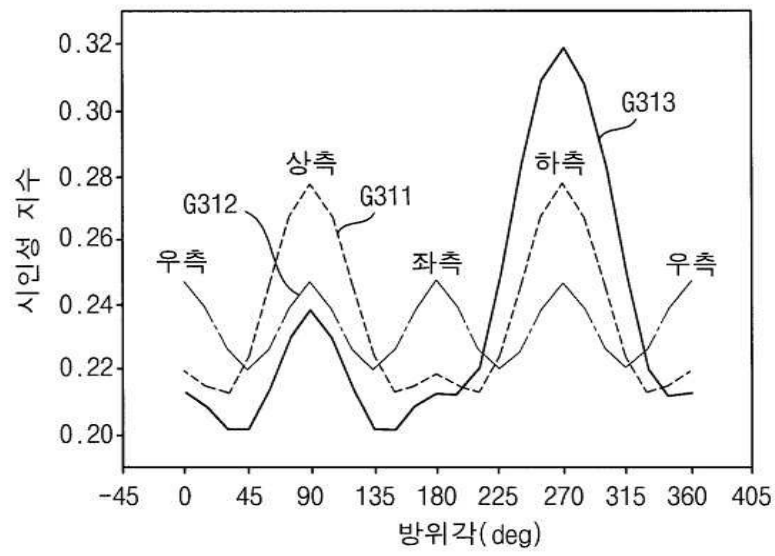
도면20



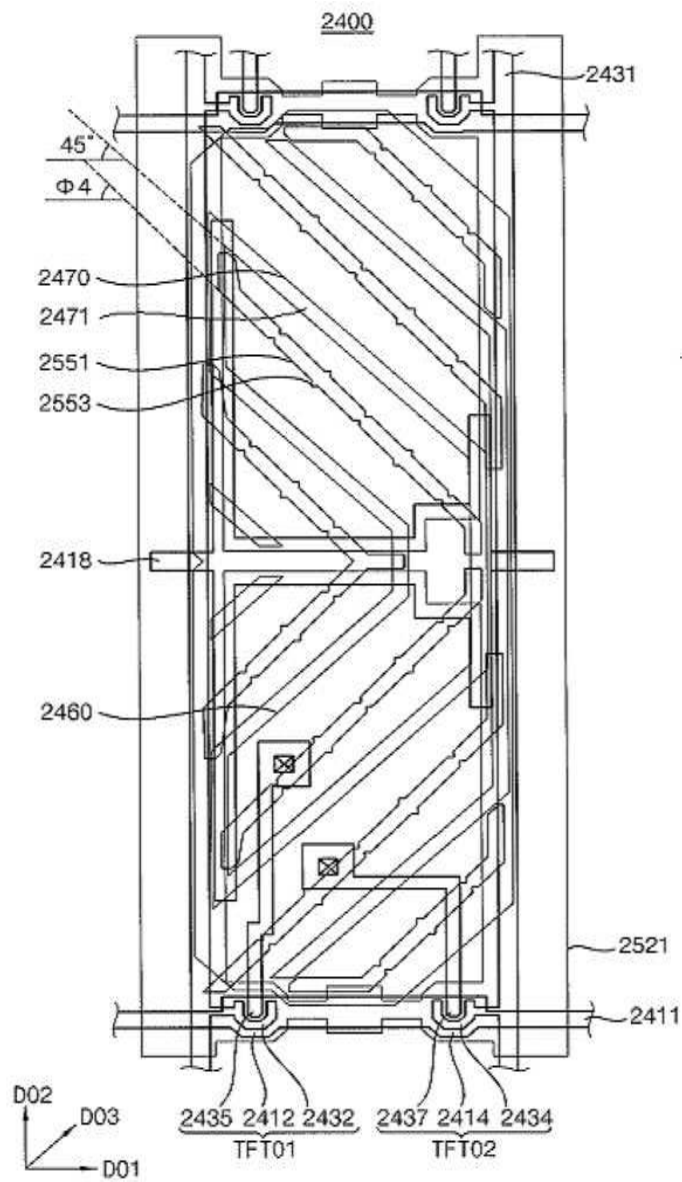
도면21



도면22



도면23



专利名称(译)	标题：ARRAY基板和具有相同功能的显示设备		
公开(公告)号	KR1020160069509A	公开(公告)日	2016-06-16
申请号	KR1020160067996	申请日	2016-06-01
[标]申请(专利权)人(译)	三星显示有限公司		
申请(专利权)人(译)	三星显示器有限公司		
当前申请(专利权)人(译)	三星显示器有限公司		
[标]发明人	KIM SU JEONG 김수정 SONG JANG KUN 송장근 PARK KEE BUM 박기범 WOO SU HAN 우수한 YOU HYE RAN 유혜란 CHO SEON AH 조선아 HONG SUNG HWAN 홍성환 LYU JAE JIN 유재진 CHO EUN 조은		
发明人	김수정 송장근 박기범 우수한 유혜란 조선아 홍성환 유재진 조은		
IPC分类号	G02F1/1343 G02F1/1337 G02F1/136		
CPC分类号	G02F1/134309 G02F1/136 G02F1/133707 G02F1/13624 G02F1/136213		
代理人(译)	英西湖公园		
其他公开文献	KR101731842B1		
外部链接	Espacenet		

摘要(译)

在阵列基板和具有该阵列基板的显示装置中，像素电极包括在彼此不同的方向上形成在每个域中的狭缝部分，以控制液晶移动的效率。像素电极可以被划分为每个都具有域的主像素区域和子像素区域。狭缝部分的至少一部分形成为以Z字形形式与液晶生长方向交叉。不同地，可以通过切割支撑电极部分来形成狭缝部分的另一部分。或者，畴的面积可以彼此不同，并且狭缝部分的角度可以不等于45度。控制液晶的第二和第三效率，从而提高显示装置的侧面可视性.COPYRIGHT KIPO 2016

