



(19) 대한민국특허청(KR)

(12) 등록특허공보(B1)

(45) 공고일자 2020년02월07일

(11) 등록번호 10-2074424

(24) 등록일자 2020년01월31일

(51) 국제특허분류(Int. Cl.)

G02F 1/136 (2006.01) G02F 1/1343 (2006.01)

(21) 출원번호 10-2013-0022959

(22) 출원일자 2013년03월04일

심사청구일자 2018년02월28일

(65) 공개번호 10-2014-0108967

(43) 공개일자 2014년09월15일

(56) 선행기술조사문헌

KR1020070024131 A\*

KR1020110055935 A\*

KR1020110066737 A\*

KR1020120128910 A\*

\*는 심사관에 의하여 인용된 문헌

(73) 특허권자

삼성디스플레이 주식회사

경기도 용인시 기흥구 삼성로 1 (농서동)

(72) 발명자

김성만

서울 송파구 올림픽로35길 104, 25동 1001호 (신천동, 장미아파트)

김덕성

충남 아산시 탕정면 탕정면로 37, 204동 406호 (탕정삼성트라펠리스아파트)

(뒷면에 계속)

(74) 대리인

팬코리아특허법인

전체 청구항 수 : 총 25 항

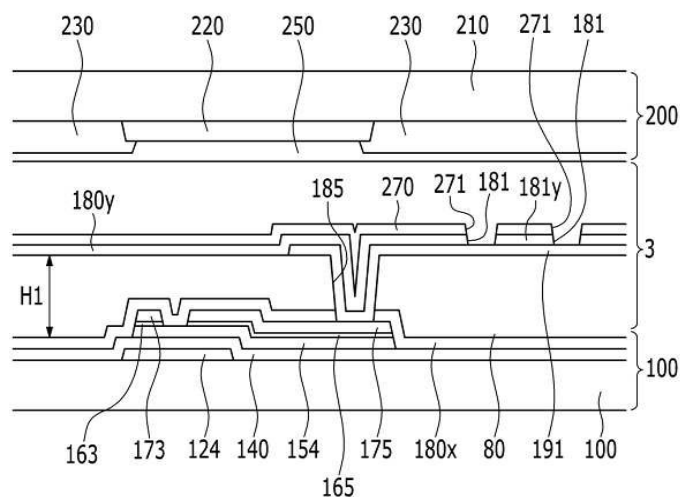
심사관 : 신창우

(54) 발명의 명칭 액정 표시 장치 및 그 제조 방법

## (57) 요약

본 발명의 실시예에 따른 액정 표시 장치는 제1 기판, 상기 제1 기판 위에 위치하는 복수의 게이트선 및 복수의 데이터선, 상기 복수의 게이트선 및 상기 복수의 데이터선에 각기 연결되어 있는 복수의 박막 트랜지스터, 상기 복수의 박막 트랜지스터 위에 위치하는 유기막, 상기 유기막 위에 위치하며, 제1 절연막을 사이에 두고 중첩하는 복수의 화소 전극과 공통 전극을 포함하고, 상기 공통 전극은 복수의 제1 절개부를 가지고, 상기 제1 절연막은 복수의 제2 절개부를 가지고, 상기 제1 절개부와 상기 제2 절개부는 서로 동일한 평면 형태를 가진다.

대표도 - 도2



(72) 발명자

**나만홍**

서울 동대문구 사가정로 148, 111동 407호 (전농동, SK아파트)

**송준호**

경기 성남시 분당구 정자일로 210, 101동 601호 (정자동, 동양정자파라곤)

**조영제**

충남 아산시 탕정면 탕정면로 37, 103동 2304호 (탕정삼성트라펠리스아파트)

## 명세서

### 청구범위

#### 청구항 1

제1 기관,  
 상기 제1 기관 위에 위치하는 복수의 게이트선 및 복수의 데이터선,  
 상기 복수의 게이트선 및 상기 복수의 데이터선에 각기 연결되어 있는 복수의 박막 트랜지스터,  
 상기 복수의 박막 트랜지스터 위에 위치하는 유기막,  
 상기 유기막 위에 위치하며, 제1 절연막을 사이에 두고 중첩하는 복수의 화소 전극과 공통 전극,  
 상기 제1 기관과 마주하는 제2 기관, 그리고  
 상기 제2 기관의 외부에 위치하는 보상 전극을 포함하고,  
 상기 공통 전극은 복수의 제1 절개부를 가지고,  
 상기 제1 절연막은 복수의 제2 절개부를 가지고,  
 상기 제1 절개부와 상기 제2 절개부는 서로 동일한 평면 형태를 가지고,  
 상기 보상 전극에 인가되는 보상 전압의 극성은 상기 데이터선에 인가되는 데이터 전압의 극성과 서로 반대인  
 액정 표시 장치.

#### 청구항 2

제1항에서,  
 상기 복수의 화소 전극이 형성되어 있는 표시 영역 주변의 주변 영역에 위치하는 공통 전압 인가부, 그리고  
 상기 공통 전압 인가부와 상기 공통 전극 사이에 위치하는 연결부를 더 포함하고,  
 상기 연결부는 상기 공통 전극과 동일한 층으로 이루어진 액정 표시 장치.

#### 청구항 3

제2항에서,  
 상기 연결부는 상기 공통 전극과 동일한 층으로 이루어진 하부 연결부, 그리고  
 상기 하부 연결부 위에 위치하고, 저저항 금속으로 이루어진 상부 연결부를 포함하는 액정 표시 장치.

#### 청구항 4

제3항에서,  
 상기 공통 전극의 일부분 위에 위치하는 공통 전압선을 더 포함하고,  
 상기 공통 전압선은 상기 상부 연결부와 동일한 층으로 이루어진 액정 표시 장치.

#### 청구항 5

제4항에서,

상기 공통 전압선은 상기 게이트선과 나란하게 뻗거나,

상기 복수의 데이터선 중 인접한 두 개의 데이터선 사이에 위치하고, 상기 데이터선과 나란하게 뻗는 액정 표시 장치.

#### 청구항 6

제4항에서,

상기 유기막은 색필터인 액정 표시 장치.

#### 청구항 7

제6항에서,

상기 제1 기판 위에 위치하는 차광 부재를 더 포함하는 액정 표시 장치.

#### 청구항 8

제1항에서,

상기 공통 전극의 일부분 위에 위치하는 공통 전압선을 더 포함하고,

상기 공통 전압선은 저저항 금속층으로 이루어진 액정 표시 장치.

#### 청구항 9

제8항에서,

상기 유기막은 색필터인 액정 표시 장치.

#### 청구항 10

제9항에서,

상기 제1 기판 위에 위치하는 차광 부재를 더 포함하는 액정 표시 장치.

#### 청구항 11

제1항에서,

상기 유기막은 색필터인 액정 표시 장치.

#### 청구항 12

제11항에서,

상기 제1 기판 위에 위치하는 차광 부재를 더 포함하는 액정 표시 장치.

### 청구항 13

삭제

### 청구항 14

제1 기관 위에 복수의 게이트선 및 복수의 데이터선을 형성하는 단계,  
 상기 복수의 게이트선 및 상기 복수의 데이터선 위에 유기막을 형성하는 단계,  
 상기 유기막 위에 복수의 화소 전극을 형성하는 단계,  
 상기 복수의 화소 전극 위에, 복수의 제1 절개부를 가지는 공통 전극과 복수의 제2 절개부를 가지는 제1 절연막을 형성하는 단계, 그리고  
 상기 제1 기관과 마주하는 제2 기관의 외부에 위치하는 보상 전극을 형성하는 단계를 포함하고,  
 상기 보상 전극에 인가되는 보상 전압의 극성은 상기 데이터선에 인가되는 데이터 전압의 극성과 서로 반대인 액정 표시 장치의 제조 방법.

### 청구항 15

제14항에서,  
 상기 복수의 화소 전극이 형성되어 있는 표시 영역 주변의 주변 영역에 위치하는 공통 전압 인가부를 형성하는 단계, 그리고  
 상기 공통 전압 인가부와 상기 공통 전극 사이에 위치하는 연결부를 형성하는 단계를 더 포함하고,  
 상기 연결부는 상기 공통 전극 및 상기 제1 절연막과 함께 형성하는 액정 표시 장치의 제조 방법.

### 청구항 16

제15항에서,  
 상기 유기막을 형성하는 단계는 상기 복수의 게이트선 및 상기 복수의 데이터선 위에 색필터를 형성하는 단계를 포함하는 액정 표시 장치의 제조 방법.

### 청구항 17

제16항에서,  
 상기 제1 기관 위에 차광 부재를 형성하는 단계를 더 포함하는 액정 표시 장치의 제조 방법.

### 청구항 18

제14항에서,  
 상기 공통 전극과 제1 절연막을 형성하는 단계는,  
 상기 복수의 화소 전극 위에, 절연 물질로 이루어진 제1 막을 적층하는 단계,  
 상기 제1 막 위에 투명한 도전체로 이루어진 제2 막을 적층하는 단계,  
 상기 제2 막 위에 제1 감광막 패턴을 형성하는 단계,  
 상기 제1 감광막 패턴을 식각 마스크로 하여, 상기 제2 막과 상기 제1 막을 식각하여, 상기 제2 막으로 이루어진 상기 공통 전극과 상기 제1 막으로 이루어진 상기 제1 절연막을 형성하는 단계를 포함하는 액정 표시 장치의

제조 방법.

#### 청구항 19

제14항에서,

상기 공통 전극과 제1 절연막을 형성하는 단계는 상기 공통 전극의 일부분 위에 위치하는 공통 전압선을 형성하는 단계를 더 포함하고,

상기 공통 전극과 상기 제1 절연막, 그리고 상기 공통 전압선을 형성하는 단계는

상기 복수의 화소 전극 위에, 절연 물질로 이루어진 제1 막을 적층하는 단계,

상기 제1 막 위에 투명한 도전체로 이루어진 제2 막을 적층하는 단계,

상기 제2 막 위에 저저항 금속으로 이루어진 제3 막을 적층하는 단계,

상기 제3 막 위에 위치에 따라 서로 두께가 다른 제2 감광막 패턴을 형성하는 단계,

상기 제2 감광막 패턴을 식각 마스크로 하여, 상기 제3 막, 상기 제2 막과 상기 제1 막을 식각하여, 상기 제1 막으로 이루어진 상기 제1 절연막과 상기 제2 막으로 이루어진 상기 공통 전극을 형성하는 단계,

상기 제2 감광막 패턴의 일부를 제거하여, 제3 감광막 패턴을 형성하는 단계,

상기 제3 감광막 패턴을 식각 마스크로 하여, 상기 제3 막을 식각하여 상기 공통 전극의 일부분 위에 위치하는 상기 공통 전압선을 형성하는 단계를 포함하는 액정 표시 장치의 제조 방법.

#### 청구항 20

제19항에서,

상기 제3 감광막 패턴을 형성하는 단계 전 또는 후에 상기 제1 기판을 어닐링하여, 상기 제2 막을 결정화하는 단계를 더 포함하는 액정 표시 장치의 제조 방법.

#### 청구항 21

제20항에서,

상기 복수의 화소 전극이 형성되어 있는 표시 영역 주변의 주변 영역에 위치하는 공통 전압 인가부를 형성하는 단계, 그리고

상기 공통 전압 인가부와 상기 공통 전극 사이에 위치하는 연결부를 형성하는 단계를 더 포함하고,

상기 연결부는 상기 공통 전극 및 상기 제1 절연막과 함께 형성하는 액정 표시 장치의 제조 방법.

#### 청구항 22

제21항에서,

상기 연결부를 형성하는 단계는 상기 공통 전극을 형성하는 단계에서 상기 공통 전극과 동일한 층으로 이루어진 하부 연결부를 형성하는 단계, 그리고

상기 공통 전압선을 형성하는 단계에서 상기 공통 전압선과 동일한 층으로 이루어진 상부 연결부를 형성하는 단계를 포함하는 액정 표시 장치의 제조 방법.

#### 청구항 23

제22항에서,

상기 유기막을 형성하는 단계는 상기 복수의 게이트선 및 상기 복수의 데이터선 위에 색필터를 형성하는 단계를 포함하는 액정 표시 장치의 제조 방법.

#### 청구항 24

제23항에서,

상기 제1 기판 위에 차광 부재를 형성하는 단계를 더 포함하는 액정 표시 장치의 제조 방법.

#### 청구항 25

제19항에서,

상기 유기막을 형성하는 단계는 상기 복수의 게이트선 및 상기 복수의 데이터선 위에 색필터를 형성하는 단계를 포함하는 액정 표시 장치의 제조 방법.

#### 청구항 26

제25항에서,

상기 제1 기판 위에 차광 부재를 형성하는 단계를 더 포함하는 액정 표시 장치의 제조 방법.

#### 청구항 27

삭제

### 발명의 설명

#### 기술 분야

[0001] 본 발명은 액정 표시 장치 및 그 제조 방법에 관한 것이다.

#### 배경 기술

[0002] 액정 표시 장치(Liquid Crystal Display)는 현재 가장 널리 사용되고 있는 평판 표시 장치(Flat Panel Display) 중 하나로서, 전극에 전압을 인가하여 액정층의 액정 분자들을 재배열시킴으로써 투과되는 빛의 양을 조절하는 표시 장치이다.

[0003] 액정 표시 장치는 박형화가 용이한 장점을 지니고 있지만, 전면 시인성에 비해 측면 시인성이 떨어지는 단점이 있어 이를 극복하기 위한 다양한 방식의 액정 배열 및 구동 방법이 개발되고 있다. 이러한 광시야각을 구현하기 위한 방법으로서, 화소 전극 및 공통 전극을 하나의 기판에 형성하는 액정 표시 장치가 주목받고 있다.

[0004] 이러한 형태의 액정 표시 장치의 경우, 화소 전극과 공통 전극의 두 개의 전기장 생성 전극 중 적어도 하나는 복수의 절개부를 가지고, 복수의 절개부에 의해 정의되는 복수의 가지 전극을 가지게 된다.

[0005] 이처럼, 하나의 표시판 위에 두 개의 전기장 생성 전극을 형성하는 경우, 각 전기장 생성 전극을 형성하기 위하여, 서로 다른 광 마스크가 필요하고, 이에 따라 제조 비용이 증가하게 된다.

[0006] 또한, 일정한 크기의 전압이 인가되는 공통 전극이 서로 연결되어 있는 경우, 공통 전극에 인가되는 신호가 지연될 수 있다.

### 발명의 내용

## 해결하려는 과제

[0007] 본 발명이 해결하고자 하는 기술적 과제는 하나의 표시판 위에 두 개의 전기장 생성 전극을 형성하면서도, 제조 비용 증가를 방지할 수 있고, 공통 전극의 신호 지연을 방지할 수 있는 액정 표시 장치 및 그 제조 방법을 제공하는 것이다.

## 과제의 해결 수단

- [0008] 본 발명의 실시예에 따른 액정 표시 장치는 제1 기판, 상기 제1 기판 위에 위치하는 복수의 게이트선 및 복수의 데이터선, 상기 복수의 게이트선 및 상기 복수의 데이터선에 각기 연결되어 있는 복수의 박막 트랜지스터, 상기 복수의 박막 트랜지스터 위에 위치하는 유기막, 상기 유기막 위에 위치하며, 제1 절연막을 사이에 두고 중첩하는 복수의 화소 전극과 공통 전극을 포함하고, 상기 공통 전극은 복수의 제1 절개부를 가지고, 상기 제1 절연막은 복수의 제2 절개부를 가지고, 상기 제1 절개부와 상기 제2 절개부는 서로 동일한 평면 형태를 가진다.
- [0009] 상기 액정 표시 장치는 상기 복수의 화소 전극이 형성되어 있는 표시 영역 주변의 주변 영역에 위치하는 공통 전압 인가부, 그리고 상기 공통 전압 인가부와 상기 공통 전극 사이에 위치하는 연결부를 더 포함할 수 있다.
- [0010] 상기 연결부는 상기 공통 전극과 동일한 층으로 이루어질 수 있다.
- [0011] 상기 연결부는 상기 공통 전극과 동일한 층으로 이루어진 하부 연결부, 그리고 상기 하부 연결부 위에 위치하고, 저저항 금속으로 이루어진 상부 연결부를 포함할 수 있다.
- [0012] 상기 액정 표시 장치는 상기 공통 전극의 일부분 위에 위치하는 공통 전압선을 더 포함하고, 상기 공통 전압선은 상기 상부 연결부와 동일한 층으로 이루어질 수 있다.
- [0013] 상기 공통 전압선은 상기 게이트선과 나란하게 뻗거나, 상기 복수의 데이터선 중 인접한 두 개의 데이터선 사이에 위치하고, 상기 데이터선과 나란하게 뻗을 수 있다.
- [0014] 상기 유기막은 선풍터일 수 있다.
- [0015] 상기 액정 표시 장치는 상기 제1 기판 위에 위치하는 차광 부재를 더 포함할 수 있다.
- [0016] 상기 액정 표시 장치는 상기 공통 전극의 일부분 위에 위치하는 공통 전압선을 더 포함하고, 상기 공통 전압선은 저저항 금속층으로 이루어질 수 있다.
- [0017] 상기 액정 표시 장치는 상기 제1 기판과 마주하는 제2 기판, 그리고 상기 제2 기판의 외부에 위치하는 보상 전극을 더 포함할 수 있다.
- [0018] 본 발명의 한 실시예에 따른 액정 표시 장치의 제조 방법은 제1 기판 위에 복수의 게이트선 및 복수의 데이터선을 형성하는 단계, 상기 복수의 게이트선 및 상기 복수의 데이터선 위에 유기막을 형성하는 단계, 상기 유기막 위에 복수의 화소 전극을 형성하는 단계, 상기 복수의 화소 전극 위에, 절연 물질로 이루어진 제1 막을 적층하는 단계, 상기 제1 막 위에 투명한 도전체로 이루어진 제2 막을 적층하는 단계, 상기 제2 막 위에 제1 감광막 패턴을 형성하는 단계, 상기 제1 감광막 패턴을 식각 마스크로 하여, 상기 제2 막과 상기 제1 막을 식각하여, 복수의 제1 절개부를 가지는 공통 전극과 복수의 제2 절개부를 가지는 제1 절연막을 형성하는 단계를 포함한다.
- [0019] 상기 액정 표시 장치의 제조 방법은 상기 복수의 화소 전극이 형성되어 있는 표시 영역 주변의 주변 영역에 위치하는 공통 전압 인가부를 형성하는 단계, 그리고 상기 공통 전압 인가부와 상기 공통 전극 사이에 위치하는 연결부를 형성하는 단계를 더 포함할 수 있다.
- [0020] 상기 연결부는 상기 공통 전극 및 상기 제1 절연막과 함께 형성할 수 있다.
- [0021] 상기 유기막을 형성하는 단계는 상기 복수의 게이트선 및 상기 복수의 데이터선 위에 선풍터를 형성하는 단계를 포함할 수 있다.
- [0022] 상기 액정 표시 장치의 제조 방법은 상기 제1 기판 위에 차광 부재를 형성하는 단계를 더 포함할 수 있다.
- [0023] 상기 액정 표시 장치의 제조 방법은 상기 제1 기판과 마주하는 제2 기판의 외부에 위치하는 보상 전극을 형성하는 단계를 더 포함할 수 있다.
- [0024] 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법은 제1 기판 위에 복수의 게이트선 및 복수의 데이터선을 형성하는 단계, 상기 복수의 게이트선 및 상기 복수의 데이터선 위에 유기막을 형성하는 단계, 상기

유기막 위에 복수의 화소 전극을 형성하는 단계, 상기 복수의 화소 전극 위에, 절연 물질로 이루어진 제1 막을 적층하는 단계, 상기 제1 막 위에 투명한 도전체로 이루어진 제2 막을 적층하는 단계, 상기 제2 막 위에 저저항 금속으로 이루어진 제3 막을 적층하는 단계, 상기 제3 막 위에 위치에 따라 서로 두께가 다른 제2 감광막 패턴을 형성하는 단계, 상기 제2 감광막 패턴을 식각 마스크로 하여, 상기 제3 막, 상기 제2 막과 상기 제1 막을 식각하여, 상기 제1 막으로 이루어진 제1 절연막과 상기 제2 막으로 이루어진 공통 전극을 형성하는 단계, 상기 제2 감광막 패턴의 일부를 제거하여, 제3 감광막 패턴을 형성하는 단계, 상기 제3 감광막 패턴을 식각 마스크로 하여, 상기 제3 막을 식각하여 상기 공통 전극의 일부분 위에 위치하는 공통 전압선을 형성하는 단계를 포함한다.

[0025] 상기 액정 표시 장치의 제조 방법은 상기 제3 감광막 패턴을 형성하는 단계 전 또는 후에 상기 제1 기판을 어닐링하여, 상기 제2 막을 결정화하는 단계를 더 포함할 수 있다.

[0026] 상기 액정 표시 장치의 제조 방법은 상기 복수의 화소 전극이 형성되어 있는 표시 영역 주변의 주변 영역에 위치하는 공통 전압 인가부를 형성하는 단계, 그리고 상기 공통 전압 인가부와 상기 공통 전극 사이에 위치하는 연결부를 형성하는 단계를 더 포함하고, 상기 연결부는 상기 공통 전극 및 상기 제1 절연막과 함께 형성할 수 있다.

[0027] 상기 연결부를 형성하는 단계는 상기 공통 전극을 형성하는 단계에서 상기 공통 전극과 동일한 층으로 이루어진 하부 연결부를 형성하는 단계, 그리고 상기 공통 전압선을 형성하는 단계에서 상기 공통 전압선과 동일한 층으로 이루어진 상부 연결부를 형성하는 단계를 포함할 수 있다.

### 발명의 효과

[0028] 본 발명의 실시예에 따른 액정 표시 장치 및 그 제조 방법에 따르면, 하나의 표시판 위에 두 개의 전기장 생성 전극을 형성하면서도, 제조 비용 증가를 방지할 수 있고, 공통 전극의 신호 지연을 방지할 수 있다.

### 도면의 간단한 설명

[0029] 도 1은 본 발명의 한 실시예에 따른 액정 표시 장치의 배치도이다.  
 도 2는 도 1의 액정 표시 장치를 II-II 선을 따라 잘라 도시한 단면도이다.  
 도 3은 도 1의 액정 표시 장치를 III-III 선을 따라 잘라 도시한 단면도이다.  
 도 4는 도 1의 액정 표시 장치를 IV-IV 선을 따라 잘라 도시한 단면도이다.  
 도 5A 내지 도 5C는 본 발명의 다른 실시예들에 따른 액정 표시 장치의 단면도로서, 도 1의 액정 표시 장치를 III-III 선을 따라 잘라 도시한 단면도이다.  
 도 6은 본 발명의 한 실시예에 따른 액정 표시 장치의 일부를 도시한 배치도이다.  
 도 7은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 일부를 도시한 배치도이다.  
 도 8은 도 7의 액정 표시 장치를 VIII-VIII 선을 따라 잘라 도시한 단면도이다.  
 도 9는 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 배치도이다.  
 도 10은 도 9의 액정 표시 장치를 X-X 선을 따라 잘라 도시한 단면도이다.  
 도 11은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 일부를 도시한 단면도이다.  
 도 12는 도 11의 액정 표시 장치에 인가되는 일부 신호의 파형도이다.  
 도 13은 본 발명의 한 실시예에 따른 액정 표시 장치의 제조 방법 중 일부를 나타낸 배치도이다.  
 도 14는 도 13의 액정 표시 장치를 XIV-XVI 선을 따라 잘라 도시한 단면도이다.  
 도 15는 도 13의 액정 표시 장치를 XV-XV 선을 따라 잘라 도시한 단면도이다.  
 도 16은 도 13의 액정 표시 장치를 XVI-XVI 선을 따라 잘라 도시한 단면도이다.  
 도 17, 도 20, 그리고 도 23은 본 발명의 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 나타낸 단면도로서, 도 1의 II-II 선을 따라 잘라 도시한 단면도이다.

도 18, 도 21, 그리고 도 24는 본 발명의 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 나타낸 단면도로서, 도 1의 III-III 선을 따라 잘라 도시한 단면도이다.

도 19, 도 22, 그리고 도 25는 본 발명의 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 나타낸 단면도로서, 도 1의 IV-IV 선을 따라 잘라 도시한 단면도이다.

도 26, 도 31, 도 36, 도 41, 도 46, 도 51은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 도시한 단면도로서, 도 13의 XIV-XVI 선을 따라 잘라 도시한 단면도이다.

도 27, 도 32, 도 37, 도 42, 도 47, 도 52는 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 도시한 단면도로서, 도 13의 액정 표시 장치를 XV-XV 선을 따라 잘라 도시한 단면도이다.

도 28, 도 33, 도 38, 도 43, 도 48, 도 53은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 도시한 단면도로서, 도 13의 액정 표시 장치를 XVI-XVI 선을 따라 잘라 도시한 단면도이다.

도 29, 도 34, 도 39, 도 44, 도 49, 그리고 도 54는 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 도시한 단면도로서, 도 9의 X-X 선을 따라 잘라 도시한 단면도이다.

도 30, 도 35, 도 40, 도 45, 도 50, 그리고 도 55는 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 도시한 단면도로서, 도 7의 VIII-VIII 선을 따라 잘라 도시한 단면도이다.

### 발명을 실시하기 위한 구체적인 내용

[0030] 그러면 첨부한 도면을 참고로 하여 본 발명의 실시예에 대하여 본 발명이 속하는 기술 분야에서 통상의 지식을 가진 자가 용이하게 실시할 수 있도록 상세히 설명한다. 그러나 본 발명은 여러 가지 상이한 형태로 구현될 수 있으며 여기에서 설명하는 실시예에 한정되지 않는다.

[0031] 도면에서 여러 층 및 영역을 명확하게 표현하기 위하여 두께를 확대하여 나타내었다. 명세서 전체를 통하여 유사한 부분에 대해서는 동일한 도면 부호를 붙였다. 층, 막, 영역, 판 등의 부분이 다른 부분 "위에" 있다고 할 때, 이는 다른 부분 "바로 위에" 있는 경우 뿐만 아니라 그 중간에 또 다른 부분이 있는 경우도 포함한다. 반대로 어떤 부분이 다른 부분 "바로 위에" 있다고 할 때에는 중간에 다른 부분이 없는 것을 뜻한다.

[0032] 그러면 도면을 참고로 하여 본 발명의 실시예에 따른 액정 표시 장치에 대하여 설명한다.

[0033] 먼저, 도 1 내지 도 24를 참고하여, 본 발명의 한 실시예에 따른 액정 표시 장치에 대하여 설명한다. 도 1은 본 발명의 한 실시예에 따른 액정 표시 장치의 배치도이다. 도 2는 도 1에 도시한 실시예에 따른 액정 표시 장치를 II-II 선을 따라 잘라 도시한 단면도이고, 도 3은 도 1의 액정 표시 장치를 III-III 선을 따라 잘라 도시한 단면도이고, 도 4는 도 1의 액정 표시 장치를 IV-IV 선을 따라 잘라 도시한 단면도이다.

[0034] 도 1 내지 도 4를 참고하면, 본 발명의 한 실시예에 따른 액정 표시 장치는 서로 마주보는 하부 표시판(100) 및 상부 표시판(200)과 그 사이 주입되어 있는 액정층(3)을 포함한다.

[0035] 먼저, 하부 표시판(100)에 대하여 설명한다.

[0036] 투명한 유리 또는 플라스틱 등으로 이루어진 제1 절연 기관(110) 위에 게이트선(121)을 포함하는 게이트 도전체가 형성되어 있다.

[0037] 게이트선(121)은 게이트 전극(124) 및 다른 층 또는 외부 구동 회로와의 접속을 위한 넓은 게이트 패드부(129)를 포함한다. 게이트선(121)은 알루미늄(Al)이나 알루미늄 합금 등 알루미늄 계열 금속, 은(Ag)이나 은 합금 등 은계열 금속, 구리(Cu)나 구리 합금 등 구리 계열 금속, 몰리브덴(Mo)이나 몰리브덴 합금 등 몰리브덴 계열 금속, 크롬(Cr), 탄탈륨(Ta) 및 티타늄(Ti) 따위로 만들어질 수 있다. 그러나 게이트선(121)은 물리적 성질이 다른 적어도 두 개의 도전막을 포함하는 다층막 구조를 가질 수도 있다.

[0038] 게이트 도전체(121, 124, 129) 위에는 질화규소(SiNx) 또는 산화규소(SiOx) 등으로 이루어지는 게이트 절연막(140)이 형성되어 있다. 게이트 절연막(140)은 물리적 성질이 다른 적어도 두 개의 절연층을 포함하는 다층막 구조를 가질 수도 있다.

[0039] 게이트 절연막(140) 위에는 비정질 규소 또는 다결정 규소 등으로 만들어진 반도체(154)가 형성되어 있다. 반도체(154)는 산화물 반도체를 포함할 수 있다.

[0040] 반도체(154) 위에는 저항성 접촉 부재(163, 165)가 형성되어 있다. 저항성 접촉 부재(163, 165)는 인

(phosphorus) 따위의 n형 불순물이 고농도로 도핑되어 있는 n+ 수소화 비정질 규소 따위의 물질로 만들어지거나 실리사이드(silicide)로 만들어질 수 있다. 저항성 접촉 부재(163, 165)는 쌍을 이루어 반도체(154) 위에 배치될 수 있다. 반도체(154)가 산화물 반도체인 경우, 저항성 접촉 부재(163, 165)는 생략 가능하다.

- [0041] 저항성 접촉 부재(163, 165) 및 게이트 절연막(140) 위에는 소스 전극(173)을 포함하는 데이터선(171), 그리고 드레인 전극(175)을 포함하는 데이터 도전체가 형성되어 있다.
- [0042] 데이터선(171)은 다른 층 또는 외부 구동 회로와의 접속을 위한 데이터 패드부(179)를 포함한다. 데이터선(171)은 데이터 신호를 전달하며 주로 세로 방향으로 뻗어 게이트선(121)과 교차한다.
- [0043] 이 때, 데이터선(171)은 액정 표시 장치의 최대 투과율을 얻기 위해서 굽어진 형상을 갖는 제1 굴곡부를 가질 수 있으며, 굴곡부는 화소 영역의 중간 영역에서 서로 만나 V자 형태를 이룰 수 있다. 화소 영역의 중간 영역에는 제1 굴곡부와 소정의 각도를 이루도록 굽어진 제2 굴곡부를 더 포함할 수 있다.
- [0044] 데이터선(171)의 제1 굴곡부는 게이트선(121)이 뻗어 있는 방향과 90도를 이루는 세로 기준선과 약 7° 정도 이루도록 굽어 있을 수 있다. 화소 영역의 중간 영역에 배치되어 있는 제2 굴곡부는 제1 굴곡부와 약 7° 내지 약 15° 정도 이루도록 더 굽어 있을 수 있다.
- [0045] 소스 전극(173)은 데이터선(171)의 일부이고, 데이터선(171)과 동일선 상에 배치된다. 드레인 전극(175)은 소스 전극(173)과 나란하게 뻗도록 형성되어 있다. 따라서, 드레인 전극(175)은 데이터선(171)의 일부와 나란하다.
- [0046] 드레인 전극(175)은 게이트 전극(124)을 중심으로 소스 전극(173)과 마주하는 막대형 끝 부분과 면적이 넓은 다른 끝 부분을 포함한다.
- [0047] 데이터 패드부(179)의 아래에는 제1 반도체(159)와 제1 접촉 보조 부재(169)가 배치되어 있다. 제1 반도체(159)와 제1 접촉 보조 부재(169)는 생략될 수 있다.
- [0048] 게이트 전극(124), 소스 전극(173) 및 드레인 전극(175)은 반도체(154)와 함께 하나의 박막 트랜지스터(thin film transistor, TFT)를 이루며, 박막 트랜지스터의 채널(channel)은 소스 전극(173)과 드레인 전극(175) 사이의 반도체(154)에 형성된다.
- [0049] 본 발명의 실시예에 따른 액정 표시 장치는 데이터선(171)과 동일선 상에 위치하는 소스 전극(173)과 데이터선(171)과 나란하게 뻗어 있는 드레인 전극(175)을 포함함으로써, 데이터 도전체가 차지하는 면적을 넓히지 않고도 박막 트랜지스터의 폭을 넓힐 수 있게 되고, 이에 따라 액정 표시 장치의 개구율이 증가할 수 있다.
- [0050] 그러나, 본 발명의 다른 실시예에 따른 액정 표시 장치의 경우, 소스 전극(173)과 드레인 전극(175)은 다른 형태를 가질 수 있다.
- [0051] 데이터선(171)과 드레인 전극(175)은 몰리브덴, 크롬, 탄탈륨 및 티타늄 등 내화성 금속(refractory metal) 또는 이들의 합금으로 만들어지는 것이 바람직하며, 내화성 금속막(도시하지 않음)과 저저항 도전막(도시하지 않음)을 포함하는 다중막 구조를 가질 수 있다. 다중막 구조의 예로는 크롬 또는 몰리브덴 (합금) 하부막과 알루미늄 (합금) 상부막의 이중막, 몰리브덴 (합금) 하부막과 알루미늄 (합금) 중간막과 몰리브덴 (합금) 상부막의 삼중막을 들 수 있다. 그러나 데이터선(171)과 드레인 전극(175)은 이외에도 여러 가지 다양한 금속 또는 도전체로 만들어질 수 있다.
- [0052] 데이터 도전체(171, 173, 175, 179), 게이트 절연막(140), 그리고 반도체(154)의 노출된 부분 위에는 제1 보호막(180x)이 배치되어 있다. 제1 보호막(180x)은 유기 절연 물질 또는 무기 절연 물질 등으로 이루어질 수 있다.
- [0053] 제1 보호막(180x) 위에는 유기막(80)이 배치되어 있다. 유기막(80)은 제1 보호막(180x)보다 두께가 두꺼우며, 평탄한 표면을 가질 수 있다.
- [0054] 복수의 화소가 위치하여 영상을 표시하는 표시 영역에 위치하는 유기막(80)의 제1 두께(H1)는 게이트 패드부(129)나 데이터 패드부(179) 등이 형성되어 있는 주변 영역에 위치하는 유기막(80)의 제2 두께(H2) 보다 클 수 있다.
- [0055] 유기막(80)은 복수의 화소가 위치하는 표시 영역에 위치하고, 게이트 패드부나 데이터 패드부 등이 형성되어 있는 주변 영역에는 위치하지 않을 수 있다.

- [0056] 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 경우, 유기막(80)은 생략될 수도 있다.
- [0057] 유기막(80)은 드레인 전극(175), 게이트 패드부(129)와 데이터 패드부(179)에 대응하는 영역에서 제거되어 있다.
- [0058] 유기막(80)이 제거되어 있으며, 게이트 패드부(129)에 대응하는 영역에 위치하는 제1 보호막(180x) 및 게이트 절연막(140)에는 게이트 패드부(129)를 드러내는 제1 접촉 구멍(181)이 형성되어 있다.
- [0059] 유기막(80)이 제거되어 있으며, 데이터 패드부(179)에 대응하는 영역에 위치하는 제1 보호막(180x)에는 데이터 패드부(179)를 드러내는 제2 접촉 구멍(182)이 형성되어 있다.
- [0060] 드레인 전극(175)에 대응하는 영역에 위치하는 유기막(80)과 제1 보호막(180x)은 제3 접촉 구멍(185)을 가진다.
- [0061] 유기막(80) 위에는 화소 전극(191)이 형성되어 있다. 화소 전극(191)은 데이터선(171)의 제1 굴곡부 및 제2 굴곡부와 거의 나란한 굴곡면(curved edge)을 포함한다.
- [0062] 화소 전극(191)은 ITO 또는 IZO와 같은 투명한 도전층으로 이루어진다.
- [0063] 화소 전극(191)은 유기막(80)과 제1 보호막(180x)에 형성되어 있는 제3 접촉 구멍(185)을 통해, 드레인 전극(175)과 물리적 전기적으로 연결되어, 드레인 전극(175)으로부터 전압을 인가 받는다.
- [0064] 제1 접촉 구멍(181)을 통해 드러나는 게이트 패드부(129) 위에는 제1 접촉 보조 부재(contact assistant)(96)가 형성되어 있고, 제2 접촉 구멍(182)을 통해 드러나는 데이터 패드부(179) 위에는 제2 접촉 보조 부재(97)가 형성되어 있다.
- [0065] 화소 전극(191)과 제1 접촉 보조 부재(96) 및 제2 접촉 보조 부재(97)는 동일한 층으로 동시에 형성할 수 있다.
- [0066] 화소 전극(191) 위에는 제2 보호막(180y)이 형성되어 있고, 제2 보호막(180y) 위에는 공통 전극(270)이 형성되어 있다. 공통 전극(270)은 ITO 또는 IZO와 같은 투명한 도전층으로 이루어진다.
- [0067] 제2 보호막(180y)과 제2 보호막(180y) 위에 위치하는 공통 전극(270)은 서로 거의 같은 평면 형태를 가진다.
- [0068] 제2 보호막(180y)과 공통 전극(270)은 복수의 화소가 위치하는 표시 영역에 위치하고, 게이트 패드부(129)나 데이터 패드부(179) 등이 형성되어 있는 주변 영역에는 위치하지 않는다.
- [0069] 공통 전극(270)은 복수의 제1 절개부(271)를 가지고, 제2 보호막(180y)은 복수의 제2 절개부(181)를 가진다. 공통 전극(270)의 제1 절개부(271)와 보호막(180y)의 제2 절개부(181)는 같은 평면 형태를 가진다.
- [0070] 도시하지는 않았지만, 제2 보호막(180y)의 제2 절개부(181)에 의해 드러나 있는 화소 전극(191)과 공통 전극(270) 위에는 배향막(alignment layer)이 도포되어 있고, 배향막은 수평 배향막일 수 있으며, 일정한 방향으로 러빙되어 있다. 그러나, 본 발명의 다른 한 실시예에 따른 액정 표시 장치에 따르면, 배향막은 광반응 물질을 포함하여, 광배향될 수 있다.
- [0071] 그러면, 상부 표시판(200)에 대하여 설명한다.
- [0072] 투명한 유리 또는 플라스틱 등으로 만들어진 제2 절연 기관(210) 위에 차광 부재(light blocking member)(220)가 형성되어 있다. 차광 부재(220)는 블랙 매트릭스(black matrix)라고도 하며 빛샘을 막아준다.
- [0073] 또한 제2 기관(210) 위에는 복수의 색필터(230)가 형성되어 있다.
- [0074] 색필터(230) 및 차광 부재(220) 위에는 덮개막(overcoat)(250)이 형성되어 있다. 덮개막(250)은 (유기) 절연물로 만들어질 수 있으며, 색필터(230)가 노출되는 것을 방지하고 평탄면을 제공한다. 덮개막(250)은 생략할 수 있다.
- [0075] 덮개막(250) 위에는 배향막이 배치되어 있을 수 있다.
- [0076] 액정층(3)은 양의 유전율 이방성을 가지는 네마틱(nematic) 액정 물질을 포함한다. 액정층(3)의 액정 분자는 그 장축 방향이 표시판(100, 200)에 평행하게 배열되어 있고, 그 방향이 하부 표시판(100)의 배향막의 러빙 방향으로부터 상부 표시판(200)에 이르기까지 나선상으로 90° 비틀린 구조를 가진다.
- [0077] 화소 전극(191)은 드레인 전극(175)으로부터 데이터 전압을 인가 받고, 기준 전극(270)은 표시 영역 외부에 배치되어 있는 기준 전압 인가부로부터 일정한 크기의 기준 전압을 인가 받는다.

- [0078] 전기장 생성 전극인 화소 전극(191)과 기준 전극(270)은 전기장을 생성함으로써 두 전극(191, 270) 위에 위치하는 액정층(3)의 액정 분자는 전기장의 방향과 평행한 방향으로 회전한다. 이와 같이 결정된 액정 분자의 회전 방향에 따라 액정층을 통과하는 빛의 편광이 달라진다.
- [0079] 본 발명의 실시예에 따른 액정 표시 장치는 화소 전극(191) 위에 위치하는 제2 보호막(180y)과 제2 보호막(180y) 위에 위치하는 공통 전극(270)은 서로 거의 같은 평면 형태를 가진다. 보다 구체적으로, 공통 전극(270)은 복수의 제1 절개부(271)를 가지고, 제2 보호막(180y)은 복수의 제2 절개부(181)를 가지고, 제1 절개부(271)와 제2 절개부(181)는 거의 같은 평면 형태를 가진다.
- [0080] 그러므로, 제2 보호막(180y)과 공통 전극(270)은 하나의 광 마스크를 이용하여, 함께 형성할 수 있다.
- [0081] 이에 의하여, 액정 표시 장치의 제조 비용의 증가를 방지할 수 있다.
- [0082] 도 1 내지 도 4에 도시한 실시예에 따른 액정 표시 장치의 경우, 하부 표시판(100)의 제1 보호막(180x) 위에 유기막(80)이 위치하고, 상부 표시판(200) 위에 색필터(230) 및 차광 부재(220)가 위치한 것으로 설명하였다. 그러나, 본 발명의 다른 실시예에 따른 액정 표시 장치의 경우, 하부 표시판(100) 위에 유기막(80) 대신 색필터(230)가 위치할 수 있고, 상부 표시판(200)에는 색필터(230)가 위치하지 않을 수 있다. 이 경우, 차광 부재(220) 역시 상부 표시판(200)이 아닌 하부 표시판(100) 위에 위치할 수 있다.
- [0083] 그러면, 도 5A 내지 도 5C를 참고하여, 이에 대하여 설명한다. 도 5A 내지 도 5C는 본 발명의 다른 실시예에 따른 액정 표시 장치의 단면도로서, 도 1의 V-V 선을 따라 잘라 도시한 단면도이다.
- [0084] 도 5A를 참고하면, 하부 표시판(100)의 제1 보호막(180x) 위에는 차광 부재(220)가 위치한다. 차광 부재(220)는 게이트선(121)과 데이터선(171)에 대응하는 영역에 위치한다. 제1 보호막(180x)과 차광 부재(220) 위에는 색필터(230)가 위치한다. 차광 부재(220)와 색필터(230) 위에는 캡핑막(180)이 위치한다. 캡핑막(180)은 차광 부재(220) 및 색필터(230)의 안료가 액정층(3)으로 유입되는 것을 방지한다.
- [0085] 캡핑막(180) 위에는 화소 전극(191)이 위치하고, 화소 전극(191) 위에는 제2 보호막(180y)과 공통 전극(270)이 위치한다. 공통 전극(270)과 제2 보호막(180y)은 서로 거의 같은 평면 형태를 가지는 제1 절개부(271)와 제2 절개부(181)를 가진다.
- [0086] 상부 표시판(200) 위에는 차광 부재(220) 및 색필터(230)가 위치하지 않는다.
- [0087] 도 5B를 참고하면, 하부 표시판(100)의 제1 보호막(180x) 위에는 색필터(230)가 위치한다. 색필터(230)는 화소 전극(191)에 대응하는 영역에 위치한다. 제1 보호막(180x)과 색필터(230) 위에는 차광 부재(220)가 위치한다. 차광 부재(220)는 게이트선(121)과 데이터선(171)에 대응하는 영역에 위치한다. 색필터(230)와 차광 부재(220) 위에는 캡핑막(180)이 위치한다. 캡핑막(180)은 차광 부재(220) 및 색필터(230)의 안료가 액정층(3)으로 유입되는 것을 방지한다.
- [0088] 캡핑막(180) 위에는 화소 전극(191)이 위치하고, 화소 전극(191) 위에는 제2 보호막(180y)과 공통 전극(270)이 위치한다. 공통 전극(270)과 제2 보호막(180y)은 서로 거의 같은 평면 형태를 가지는 제1 절개부(271)와 제2 절개부(181)를 가진다.
- [0089] 상부 표시판(200) 위에는 차광 부재(220) 및 색필터(230)가 위치하지 않는다.
- [0090] 도 5C를 참고하면, 본 실시예에 따른 액정 표시 장치는 도 3A에 도시한 실시예에 따른 액정 표시 장치와 유사하다.
- [0091] 하부 표시판(100)의 제1 보호막(180x) 위에는 차광 부재(220)가 위치한다. 차광 부재(220)는 게이트선(121)과 데이터선(171)에 대응하는 영역에 위치한다. 제1 보호막(180x)과 차광 부재(220) 위에는 색필터(230)가 위치한다.
- [0092] 색필터(230) 위에는 화소 전극(191)이 위치하고, 화소 전극(191) 위에는 제2 보호막(180y)과 공통 전극(270)이 위치한다. 공통 전극(270)과 제2 보호막(180y)은 서로 거의 같은 평면 형태를 가지는 제1 절개부(271)와 제2 절개부(181)를 가진다.
- [0093] 상부 표시판(200) 위에는 차광 부재(220) 및 색필터(230)가 위치하지 않는다.
- [0094] 본 실시예에 따른 액정 표시 장치는 도 5A에 도시한 실시예에 따른 액정 표시 장치와는 달리, 차광 부재(220)와 색필터(230) 위에 캡핑막(180)이 위치하지 않는다.

- [0095] 그러면, 도 6을 참고하여, 본 발명의 한 실시예에 따른 공통 전극(270)의 평면 형태에 대하여 설명한다. 도 6은 본 발명의 한 실시예에 따른 액정 표시 장치의 일부를 도시한 배치도이다.
- [0096] 도 6을 참고하면, 본 발명의 실시예에 따른 액정 표시 장치는 도 1 내지 도 4를 참고로 설명한 액정 표시 장치와 같이 복수의 화소가 형성되어 있는 표시 영역(DA)과 표시 영역(DA) 주변의 주변 영역(PA)을 포함한다.
- [0097] 표시 영역(DA)에는 각 화소 영역에 위치하는 복수의 제1 절개부(271)를 가지는 공통 전극(270)이 형성되어 있다. 각 화소 영역에 위치하는 복수의 제1 절개부(271)는 각 화소 영역에 위치하는 화소 전극(191)에 대응하는 위치에 형성된다.
- [0098] 주변 영역(PA)에는 공통 전극(270)에 공통 전압을 인가하는 공통 전압 인가부(50)가 위치하고, 공통 전압 인가부(50)와 공통 전극(270) 사이에 위치하는 연결부(27)가 위치한다. 공통 전극(270)과 연결부(27)는 동일한 층으로 이루어져 동시에 형성될 수 있다.
- [0099] 그러면, 도 7 및 도 8을 참고하여, 본 발명의 한 실시예에 따른 공통 전극(270)에 대하여 보다 구체적으로 설명한다. 도 7은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 일부를 도시한 배치도이고, 도 8은 도 7의 액정 표시 장치를 VIII-VIII 선을 따라 잘라 도시한 단면도이다.
- [0100] 도 7 및 도 8을 참고하면, 본 발명의 실시예에 따른 액정 표시 장치는 도 1 내지 도 4를 참고로 설명한 액정 표시 장치와 같이 복수의 화소가 형성되어 있는 표시 영역(DA)과 표시 영역(DA) 주변의 주변 영역(PA)을 포함한다.
- [0101] 표시 영역(DA)에는 각 화소 영역에 위치하는 복수의 제1 절개부(271)를 가지는 공통 전극(270)이 형성되어 있다. 각 화소 영역에 위치하는 복수의 제1 절개부(271)는 각 화소 영역에 위치하는 화소 전극(191)에 대응하는 위치에 형성된다.
- [0102] 주변 영역(PA)에는 공통 전극(270)에 공통 전압을 인가하는 공통 전압 인가부(50)가 위치하고, 공통 전압 인가부(50)와 공통 전극(270) 사이에 위치하는 연결부(27)가 위치한다. 연결부(27)는 공통 전극(270)과 동일한 층으로 이루어진 하부 연결부(27p)와 하부 연결부(27p) 위에 위치하는 상부 연결부(27q)를 포함한다.
- [0103] 연결부(27)의 하부 연결부(27p)는 공통 전극(270)과 같이 투명한 도전체로 이루어지고, 연결부(27)의 상부 연결부(27q)는 저저항 금속으로 이루어진다.
- [0104] 공통 전압 인가부(50)와 공통 전극(270)을 서로 연결하는 연결부(27)를 투명한 도전체로 이루어진 하부 연결부(27p)와 저저항 금속으로 이루어진 상부 연결부(27q)의 이중막으로 형성함으로써, 공통 전압 인가부(50)로부터 인가된 공통 전압을 신호 지연 없이 공통 전극(270)에 전달할 수 있다.
- [0105] 공통 전극(270) 아래에 위치하는 제2 보호막(180y)과 공통 전극(270) 및 연결부(27)는 하나의 포토 마스크를 이용하여 형성할 수 있다.
- [0106] 그러면, 도 9 및 도 10을 참고하여, 본 발명의 다른 한 실시예에 따른 액정 표시 장치에 대하여 설명한다. 도 9는 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 배치도이고, 도 10은 도 9의 액정 표시 장치를 X-X 선을 따라 잘라 도시한 단면도이다.
- [0107] 도 9 및 도 10을 참고하면, 본 실시예에 따른 액정 표시 장치는 도 1 내지 도 4에 도시한 실시예에 따른 액정 표시 장치와 유사하다.
- [0108] 본 발명의 다른 한 실시예에 따른 액정 표시 장치는 서로 마주보는 하부 표시판(100) 및 상부 표시판(200)과 그 사이 주입되어 있는 액정층(3)을 포함한다.
- [0109] 먼저, 하부 표시판(100)에 대하여 설명한다.
- [0110] 제1 절연 기판(110) 위에 게이트 전극(124)을 포함하는 게이트선(121)이 위치하고, 게이트선(121) 위에는 게이트 절연막(140)이 형성되어 있다.
- [0111] 게이트 절연막(140) 위에는 반도체(154)가 형성되어 있다. 반도체(154) 위에는 저항성 접촉 부재(163, 165)가 형성되어 있다. 반도체(154)가 산화물 반도체인 경우, 저항성 접촉 부재(163, 165)는 생략 가능하다.
- [0112] 저항성 접촉 부재(163, 165) 및 게이트 절연막(140) 위에는 소스 전극(173)을 포함하는 데이터선(171)과 드레인 전극(175)이 형성되어 있다.

- [0113] 데이터선(171)은 액정 표시 장치의 최대 투과율을 얻기 위해서 굽어진 형상을 갖는 제1 굴곡부를 가질 수 있으며, 굴곡부는 화소 영역의 중간 영역에서 서로 만나 V자 형태를 이룰 수 있다. 화소 영역의 중간 영역에는 제1 굴곡부와 소정의 각도를 이루도록 굽어진 제2 굴곡부를 더 포함할 수 있다.
- [0114] 데이터 도전체(171, 173, 175), 게이트 절연막(140), 그리고 반도체(154)의 노출된 부분 위에는 제1 보호막(180x)이 배치되어 있다. 제1 보호막(180x)은 유기 절연 물질 또는 무기 절연 물질 등으로 이루어질 수 있다.
- [0115] 제1 보호막(180x) 위에는 유기막(80)이 배치되어 있다. 유기막(80)은 제1 보호막(180x)보다 두께가 두꺼우며, 평탄한 표면을 가질 수 있다.
- [0116] 도 5A 내지 도 5C를 참고로 설명한 바와 같이, 유기막(80)은 색필터(230)일 수 있다.
- [0117] 유기막(80)과 제1 보호막(180x)은 제3 접촉 구멍(185)을 가진다.
- [0118] 유기막(80) 위에는 화소 전극(191)이 형성되어 있다. 화소 전극(191)은 데이터선(171)의 제1 굴곡부 및 제2 굴곡부와 거의 나란한 굴곡변(curved edge)을 포함한다.
- [0119] 화소 전극(191)은 유기막(80)과 제1 보호막(180x)에 형성되어 있는 제1 접촉 구멍(185)을 통해, 드레인 전극(175)과 물리적 전기적으로 연결되어, 드레인 전극(175)으로부터 전압을 인가 받는다.
- [0120] 화소 전극(191) 위에는 제2 보호막(180y)이 형성되어 있고, 제2 보호막(180y) 위에는 공통 전극(270)이 형성되어 있다.
- [0121] 제2 보호막(180y)과 제2 보호막(180y) 위에 위치하는 공통 전극(270)은 서로 거의 같은 평면 형태를 가진다.
- [0122] 공통 전극(270)은 복수의 제1 절개부(271)를 가지고, 제2 보호막(180y)은 복수의 제2 절개부(181)를 가진다. 공통 전극(270)의 제1 절개부(271)와 보호막(180y)의 제2 절개부(181)는 같은 평면 형태를 가진다.
- [0123] 공통 전극(270) 위에는 공통 전압선(28)이 위치한다. 공통 전압선(28)은 저저항 금속으로 이루어져, 공통 전극(270)의 신호 지연을 방지할 수 있다.
- [0124] 본 실시예에 따른 액정 표시 장치에서, 공통 전압선(28)은 게이트선(121)과 나란하게 뻗어 있으나, 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 경우, 공통 전압선(28)은 데이터선(171)과 나란할 수 있다. 이 경우, 인접한 두 개의 데이터선(171) 사이에는 두 개의 화소 전극(191)이 위치할 수 있고, 공통 전압선(28)은 인접한 두 개의 데이터선(171)과 두 개의 화소 전극(191) 사이에 위치하여, 두 개의 화소 전극(191) 사이의 빛샘을 방지할 수 있다.
- [0125] 본 실시예에 따른 액정 표시 장치의 경우 도 7 및 도 8에 도시한 실시예에 따른 액정 표시 장치와 같이, 공통 전압(270)과 공통 전압 인가부(50) 사이의 연결부(27)는 하부 연결부(27p)와 하부 연결부(27p) 위에 위치하는 상부 연결부(27q)를 포함할 수 있다.
- [0126] 공통 전극(270) 위에 위치하는 공통 전압선(28)은 연결부(27)의 상부 연결부(27q)와 동일한 층으로 이루어질 수 있다.
- [0127] 즉, 공통 전극(270)과 연결부(27)의 하부 연결부(27p)는 동일한 층으로 이루어지고, 공통 전압선(28)과 연결부(27)의 상부 연결부(27q)는 동일한 층으로 이루어질 수 있다.
- [0128] 도시하지는 않았지만, 제2 보호막(180y)의 제2 절개부(181)에 의해 드러나 있는 화소 전극(191), 그리고 공통 전극(270) 위에는 배향막이 위치한다.
- [0129] 그러면, 상부 표시판(200)에 대하여 설명한다.
- [0130] 제2 절연 기판(210) 위에 차광 부재(220)와 복수의 색필터(230)가 형성되어 있다. 색필터(230) 및 차광 부재(220) 위에는 덮개막(250)이 형성되어 있다. 덮개막(250) 위에는 배향막이 배치되어 있을 수 있다.
- [0131] 앞서 설명한 바와 같이, 유기막(80)은 색필터인 경우, 상부 표시판(200)의 색필터(230)는 생략될 수 있다. 또한, 상부 표시판(200)의 차광 부재(220) 역시 하부 표시판(100)에 형성될 수 있다.
- [0132] 액정층(3)은 양의 유전율 이방성을 가지는 네마틱(nematic) 액정 물질을 포함한다. 액정층(3)의 액정 분자는 그 장축 방향이 표시판(100, 200)에 평행하게 배열되어 있고, 그 방향이 하부 표시판(100)의 배향막의 러빙 방향으로부터 상부 표시판(200)에 이르기까지 나선상으로 90° 비틀린 구조를 가진다.

- [0133] 화소 전극(191)은 드레인 전극(175)으로부터 데이터 전압을 인가 받고, 기준 전극(270)은 표시 영역 외부에 배치되어 있는 기준 전압 인가부로부터 일정한 크기의 기준 전압을 인가 받는다.
- [0134] 전기장 생성 전극인 화소 전극(191)과 기준 전극(270)은 전기장을 생성함으로써 두 전극(191, 270) 위에 위치하는 액정층(3)의 액정 분자는 전기장의 방향과 평행한 방향으로 회전한다. 이와 같이 결정된 액정 분자의 회전 방향에 따라 액정층을 통과하는 빛의 편광이 달라진다.
- [0135] 본 발명의 실시예에 따른 액정 표시 장치는 화소 전극(191) 위에 위치하는 제2 보호막(180y)과 제2 보호막(180y) 위에 위치하는 공통 전극(270)은 서로 거의 같은 평면 형태를 가진다. 보다 구체적으로, 공통 전극(270)은 복수의 제1 절개부(271)를 가지고, 제2 보호막(180y)은 복수의 제2 절개부(181)를 가지고, 제1 절개부(271)와 제2 절개부(181)는 거의 같은 평면 형태를 가진다.
- [0136] 또한, 공통 전압 인가부(50)와 공통 전극(270) 사이의 연결부(27)의 하부 연결부(27p)는 공통 전극(270)과 동일한 층으로 이루어지고, 공통 전압선(28)은 연결부(27)의 상부 연결부(27q)와 동일한 층으로 이루어진다. 또한, 제2 보호막(180y), 공통 전극(270), 연결부(27), 그리고 공통 전압선(28)은 하나의 광 마스크를 이용하여 동시에 형성할 수 있다.
- [0137] 이에 의하여, 액정 표시 장치의 제조 비용의 증가를 방지할 수 있고, 공통 전극(270)의 신호 지연을 방지할 수 있다.
- [0138] 앞서 도 1 내지 도 4, 도 5A 내지 도 5C, 도 6, 그리고 도 7 및 도 8을 참고로 설명한 실시예들에 따른 액정 표시 장치의 많은 특징들은 본 실시예에 따른 액정 표시 장치에 모두 적용 가능하다.
- [0139] 그러면, 도 11 및 도 12를 참고하여, 본 발명의 다른 한 실시예에 따른 액정 표시 장치에 대하여 설명한다. 도 11은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 일부를 도시한 단면도이고, 도 12는 도 11의 액정 표시 장치에 인가되는 일부 신호의 파형도이다.
- [0140] 도 11을 참고하면, 본 실시예에 따른 액정 표시 장치는 상부 표시판(200)의 외부에 위치하는 보상 전극(280)을 더 포함한다.
- [0141] 하부 표시판(200) 위에 위치하는 공통 전극(270)은 데이터선(171)과 중첩하여 제1 축전기(C1)를 이루고, 공통 전극(270)은 보상 전극(280)과 제2 축전기(C2)를 이룬다.
- [0142] 보상 전극(280)에는 데이터선(171)에 인가되는 데이터 전압의 극성과 반대의 극성의 전압이 인가되어, 데이터선(171)과 공통 전극(270) 사이의 커플링을 보상한다.
- [0143] 이에 대하여, 도 12를 참고하여 보다 구체적으로 설명한다.
- [0144] 도 12를 참고하면, 데이터선(171)과 공통 전극(270)이 중첩하여, 제1 축전기(C1)를 이룬다. 따라서, 데이터선(171)에 인가되는 데이터 전압(D)과의 커플링에 의하여, 일정한 크기의 전압이 인가되는 공통 전극(270)의 공통 전압(Vcom)이 제1 크기(W1)만큼 변화할 수 있다. 이 때, 보상 전극(280)에 인가되는 보상 전압(Ccps)은 데이터선(171)에 인가되는 데이터 전압(D)과 반대의 극성의 전압이 인가된다.
- [0145] 보상 전극(280)과 공통 전극(270)이 중첩하여, 제2 축전기(C2)를 이룬다. 따라서, 보상 전극(280)과 공통 전극(270)의 커플링에 의하여, 일정한 크기의 전압이 인가되는 공통 전극(270)의 공통 전압(Vcom)이 제2 크기(W2)만큼 변화할 수 있다. 즉, 데이터 전압(D)과 반대의 극성의 전압을 보상 전극(280)에 인가함으로써, 데이터 전압(D)에 따른 공통 전압(Vcom)의 제1 크기(W1)의 변화를 보상 전극(280)의 보상 전압(Ccps)에 따른 커플링으로 보상하여, 공통 전극(270)에 인가되는 공통 전압(Vcom)의 크기를 일정하게 유지할 수 있다.
- [0146] 앞서, 도 1 내지 도 4, 도 5A 내지 도 5C, 도 6, 도 7 및 도 8, 그리고 도 9 및 도 10을 참고로 설명한 실시예들에 따른 액정 표시 장치의 많은 특징들은 본 실시예에 따른 액정 표시 장치에 모두 적용 가능하다.
- [0147] 그러면, 도 1 내지 도 4와 함께, 도 13 내지 도 22를 참고하여, 본 발명의 한 실시예에 따른 액정 표시 장치의 제조 방법에 대하여 설명한다. 도 13은 본 발명의 한 실시예에 따른 액정 표시 장치의 제조 방법 중 일부를 나타낸 배치도이고, 도 14는 도 13의 액정 표시 장치를 XIV-XIV 선을 따라 잘라 도시한 단면도이고, 도 15는 도 13의 액정 표시 장치를 XV-XV 선을 따라 잘라 도시한 단면도이고, 도 16은 도 13의 액정 표시 장치를 XVI-XVI 선을 따라 잘라 도시한 단면도이다. 도 17, 도 20, 그리고 도 23은 본 발명의 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 나타낸 단면도로서, 도 1의 II-II 선을 따라 잘라 도시한 단면도이다. 도 18, 도 21, 그리고 도 24는 본 발명의 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 나타낸 단면도로서,

도 1의 III-III 선을 따라 잘라 도시한 단면도이다. 도 19, 도 22, 그리고 도 25는 본 발명의 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 나타낸 단면도로서, 도 1의 IV-IV 선을 따라 잘라 도시한 단면도이다.

- [0148] 먼저, 도 13 내지 도 16을 참고하여, 제1 절연 기판(110) 위에 게이트 전극(124) 및 게이트 패드부(129)를 포함하는 게이트선(121)을 형성하고, 게이트선(121) 위에 게이트 절연막(140)을 형성한다. 게이트 절연막(140) 위에 반도체(154), 저항성 접촉 부재(163, 165), 그리고 소스 전극(173) 및 데이터 패드부(179)를 포함하는 데이터선(171), 그리고 드레인 전극(175)을 포함하는 데이터 도전체(171, 173, 175, 179)를 형성한다. 데이터선(171)과 드레인 전극(175) 위에 제1 보호막(180x)과 유기막(80)을 형성한다. 또한, 제1 접촉 구멍(181)을 통해 드러나는 게이트 패드부(129) 위에 제1 접촉 보조 부재(96)를 형성하고, 제2 접촉 구멍(182)을 통해 드러나는 데이터 패드부(179) 위에 제2 접촉 보조 부재(97)를 형성하고, 제1 접촉 구멍(185)을 통해 드레인 전극(175)과 연결되는 화소 전극(191)을 형성한다. 이 때, 유기막(80)은 선풍터일 수 있고, 차광 부재를 함께 형성할 수 있다. 복수의 화소가 위치하여 영상을 표시하는 표시 영역에 위치하는 유기막(80)의 제1 두께(H1)는 게이트 패드부(129)나 데이터 패드부(179) 등이 형성되어 있는 주변 영역에 위치하는 유기막(80)의 제2 두께(H2) 보다 클 수 있다.
- [0149] 그 후, 도 1 내지 도 4에 도시한 바와 같이, 화소 전극(191) 위에 제2 보호막(180y)과 공통 전극(270)을 형성한다. 이에 대하여 도 17 내지 도 25를 참고하여 설명한다.
- [0150] 먼저, 도 17 내지 도 19에 도시한 바와 같이, 화소 전극(191), 제1 접촉 보조 부재(96), 그리고 제2 접촉 보조 부재(97) 위에 질화규소(SiNx) 또는 산화규소(SiOx) 등으로 이루어진 제1 막(10)을 적층하고, 제1 막(10) 위에 투명한 도전체로 이루어진 제2 막(20)을 적층한다. 제2 막(20) 위에 제1 감광막(400)을 적층한다.
- [0151] 다음으로, 도 20 내지 도 22에 도시한 바와 같이, 광 마스크를 이용하여 노광 및 현상하여, 제1 감광막 패턴(400a)을 형성한다. 이 때, 게이트 패드부(129)와 데이터 패드부(179) 주변에는 제1 감광막 패턴(400a)을 형성하지 않는다.
- [0152] 그 후, 도 23 내지 도 25를 참고하면, 제1 감광막 패턴(400a)을 이용하여, 제2 막(20)과 제1 막(10)을 차례로 식각하여, 복수의 제1 절개부(271)를 가지는 공통 전극(270)과 복수의 제2 절개부(181)를 가지는 제2 보호막(180y)을 형성한다. 이 때, 게이트 패드부(129)와 데이터 패드부(179) 주변에는 제1 감광막 패턴(400a)이 위치하지 않기 때문에, 게이트 패드부(129)와 데이터 패드부(179) 주변에는 공통 전극(270)과 제2 보호막(180y)이 형성되지 않는다.
- [0153] 이처럼 하부 표시판(100)을 형성한 후, 상부 표시판(200)을 형성하고, 두 표시판(100, 200) 사이에 액정층(3)을 주입하여, 도 1 내지 도 4에 도시한 바와 같이, 액정 표시 장치를 완성한다.
- [0154] 그러면, 도 26 내지 도 55를 참고하여, 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법에 대하여 설명한다. 도 26, 도 31, 도 36, 도 41, 도 46, 도 51은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 도시한 단면도로서, 도 13의 XIV-XVI 선을 따라 잘라 도시한 단면도이다. 도 27, 도 32, 도 37, 도 42, 도 47, 도 52는 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 도시한 단면도로서, 도 13의 액정 표시 장치를 XV-XV 선을 따라 잘라 도시한 단면도이다. 도 28, 도 33, 도 38, 도 43, 도 48, 도 53은 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 도시한 단면도로서, 도 13의 액정 표시 장치를 XVI-XVI 선을 따라 잘라 도시한 단면도이다. 도 29, 도 34, 도 39, 도 44, 도 49, 그리고 도 54는 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 도시한 단면도로서, 도 9의 X-X 선을 따라 잘라 도시한 단면도이다. 도 30, 도 35, 도 40, 도 45, 도 50, 그리고 도 55는 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법을 순서대로 도시한 단면도로서, 도 7의 VIII-VIII 선을 따라 잘라 도시한 단면도이다.
- [0155] 먼저, 도 26 내지 도 30을 참고하여, 제1 절연 기판(110) 위에 게이트 전극(124) 및 게이트 패드부(129)를 포함하는 게이트선(121)을 형성하고, 게이트선(121) 위에 게이트 절연막(140)을 형성한다. 게이트 절연막(140) 위에 반도체(154), 저항성 접촉 부재(163, 165), 그리고 소스 전극(173) 및 데이터 패드부(179)를 포함하는 데이터선(171), 그리고 드레인 전극(175)을 포함하는 데이터 도전체(171, 173, 175, 179)를 형성한다. 데이터선(171)과 드레인 전극(175) 위에 제1 보호막(180x)과 유기막(80)을 형성한다. 또한, 제1 접촉 구멍(181)을 통해 드러나는 게이트 패드부(129) 위에 제1 접촉 보조 부재(96)를 형성하고, 제2 접촉 구멍(182)을 통해 드러나는 데이터 패드부(179) 위에 제2 접촉 보조 부재(97)를 형성하고, 제1 접촉 구멍(185)을 통해 드레인 전극(175)과

연결되는 화소 전극(191)을 형성한다. 이 때, 유기막(80)은 선풍터일 수 있고, 차광 부재를 함께 형성할 수 있다. 복수의 화소가 위치하여 영상을 표시하는 표시 영역에 위치하는 유기막(80)의 제1 두께(H1)는 게이트 패드부(129)나 데이터 패드부(179) 등이 형성되어 있는 주변 영역에 위치하는 유기막(80)의 제2 두께(H2) 보다 클 수 있다.

[0156] 이어서, 화소 전극(191), 제1 접촉 보조 부재(96), 그리고 제2 접촉 보조 부재(97) 위에 질화규소(SiNx) 또는 산화규소(SiOx) 등으로 이루어진 제1 막(10)을 적층하고, 제1 막(10) 위에 투명한 도전체로 이루어진 제2 막(20)을 적층하고, 제2 막(20) 위에 저저항 금속으로 이루어진 제3 막(30)을 적층한다. 제3 막(30) 위에 제2 감광막(500)을 적층한다.

[0157] 도 31 내지 도 35에 도시한 바와 같이, 투광 영역(light transmitting area) 및 차광 영역(light blocking area) 외에 반투명 영역(translucent area)을 두는 광마스크(500)을 이용하여 제2 감광막(500)을 노광 및 현상하여, 위치에 따라 두께가 다른 제2 감광막 패턴(500a, 500b)을 형성한다. 이 때, 게이트 패드부(129)와 데이터 패드부(179) 주변에는 제2 감광막 패턴(500a, 500b)을 형성하지 않는다.

[0158] 위치에 따라 감광막의 두께를 달리하는 방법으로 여러 가지가 있을 수 있는데, 예를 들면 광마스크에 투광 영역(light transmitting area) 및 차광 영역(light blocking area) 외에 반투명 영역(translucent area)을 두는 방법이 있다. 반투명 영역에는 슬릿(slit) 패턴, 격자 패턴(lattice pattern) 또는 투과율이 중간이거나 두께가 중간인 박막이 구비된다. 슬릿 패턴을 사용할 때에는, 슬릿의 폭이나 슬릿 사이의 간격이 사진 공정에 사용하는 노광기의 분해능(resolution)보다 작은 것이 바람직하다. 다른 예로는 리플로우가 가능한 감광막을 사용하는 방법이 있다. 즉, 투광 영역과 차광 영역만을 지닌 통상의 노광 마스크로 리플로우 가능한 감광막을 형성한 다음 리플로우시켜 감광막이 잔류하지 않은 영역으로 흘러내리도록 함으로써 얇은 부분을 형성하는 것이다. 이와 같이 하면 한 번의 사진 공정을 줄일 수 있으므로 제조 방법이 간단해진다.

[0159] 다음으로, 도 36 내지 도 40에 도시한 바와 같이, 제2 감광막 패턴(500a, 500b)을 식각 마스크로 하여, 제3 막(30), 제2 막(20), 그리고 제1 막(10)을 동시에 식각하거나 순차적으로 식각하여, 제1 절연층 패턴(11), 제2 도전층 패턴(21), 제3 도전층 패턴(31)을 형성한다. 이 때, 게이트 패드부(129)와 데이터 패드부(179) 주변에는 제2 감광막 패턴(500a, 500b)이 위치하지 않기 때문에, 게이트 패드부(129)와 데이터 패드부(179) 주변에는 제1 막(10) 내지 제3 막(30)이 모두 제거된다.

[0160] 도 41 내지 도 45에 도시한 바와 같이, 제2 감광막 패턴(500a, 500b)을 애싱(ashing) 등의 방법으로 높이를 낮추고, 두께가 두꺼운 감광막 패턴(500b)의 두께를 줄이고 동시에 두께가 얇은 부분의 감광막 패턴(500a)을 제거하여 제3 감광막 패턴(500c)을 형성한다.

[0161] 도 46 내지 도 50을 참고하면, 제3 감광막 패턴(500c)을 형성한 후에, 제1 절연 기판(110)을 어닐링한다. 어닐링을 통해, 제2 도전층 패턴(21)을 이루는 ITO 또는 IZO는 결정화된다. 도시한 실시예에 따른 액정 표시 장치의 제조 방법에서는 제3 감광막 패턴(500c)을 형성한 후에, 제1 절연 기판(100)을 어닐링하는 것으로 설명하였으나, 본 발명의 다른 한 실시예에 따른 액정 표시 장치의 제조 방법에 따르면, 제1 절연층 패턴(11), 제2 도전층 패턴(21), 제3 도전층 패턴(31)을 형성한 후, 그리고 제3 감광막 패턴(500c)을 형성하기 전에, 제1 절연 기판(110)을 어닐링하여, 제2 도전층 패턴(21)을 이루는 ITO 또는 IZO를 결정화할 수도 있다.

[0162] 다음으로, 도 51 내지 도 55에 도시한 바와 같이, 제3 감광막 패턴(500c)을 식각 마스크로 하여, 제3 도전층 패턴(31)을 식각하여, 절연막으로 이루어진 제2 보호막(180y), 투명한 도전체로 이루어진 공통 전극(270) 및 연결부(27)의 하부 연결부(27p), 그리고 저저항 도전체로 이루어진 연결부(27)의 상부 연결부(27q)와 공통 전극선(28)을 완성한다.

[0163] 그 후, 제3 감광막 패턴(500c)을 제거하여, 하부 표시판(100)을 형성한다.

[0164] 이처럼 하부 표시판(100)을 형성한 후, 상부 표시판(200)을 형성하고, 두 표시판(100, 200) 사이에 액정층(3)을 주입하여, 도 7 및 도 8, 그리고 도 9 및 도 10에 도시한 바와 같이, 액정 표시 장치를 완성한다.

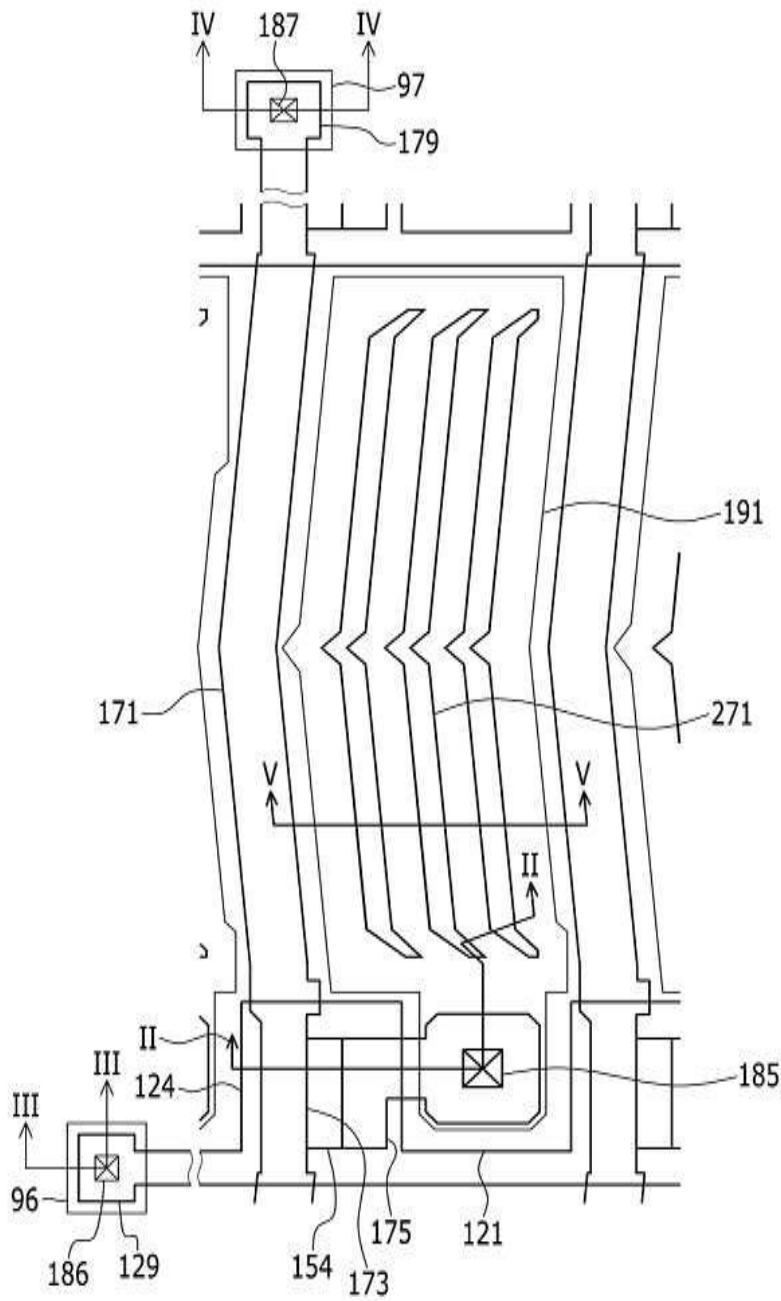
[0165] 이처럼, 본 발명의 실시예에 따른 액정 표시 장치의 제조 방법에 따르면, 공통 전극(270)과 제2 보호막(180y)을 동시에 형성할 뿐만 아니라, 공통 전극(270)의 일부분 위에 위치하는 공통 전압선(28), 그리고 하부 연결부(27p)와 상부 연결부(27q)로 이루어진 연결부(27)를 동시에 형성할 수 있어, 액정 표시 장치의 제조 비용 증가를 방지함과 동시에, 공통 전극에 인가되는 공통 전압의 신호 지연을 방지할 수 있다.

[0166] 이상에서 본 발명의 바람직한 실시예에 대하여 상세하게 설명하였지만 본 발명의 권리범위는 이에 한정되는 것

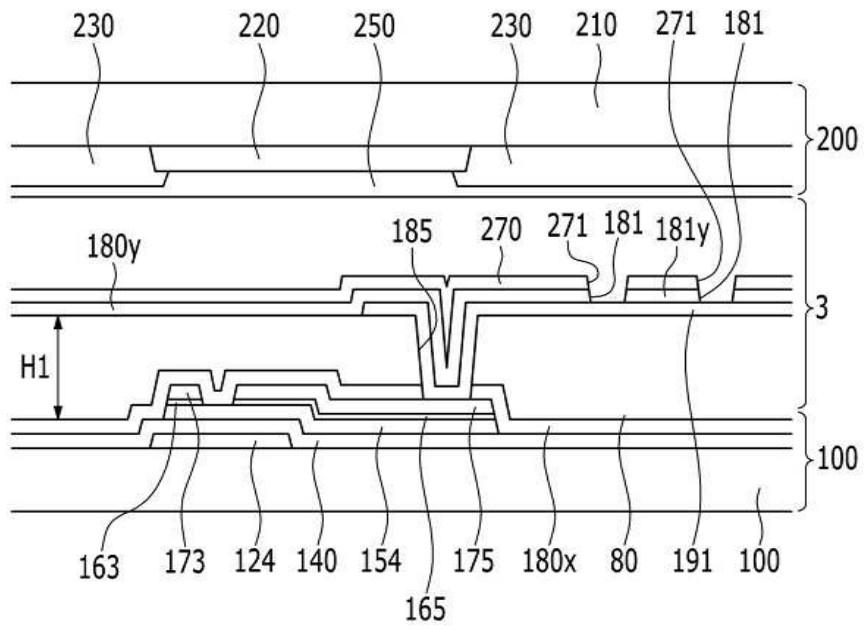
은 아니고 다음의 청구범위에서 정의하고 있는 본 발명의 기본 개념을 이용한 당업자의 여러 변형 및 개량 형태 또한 본 발명의 권리범위에 속하는 것이다.

## 도면

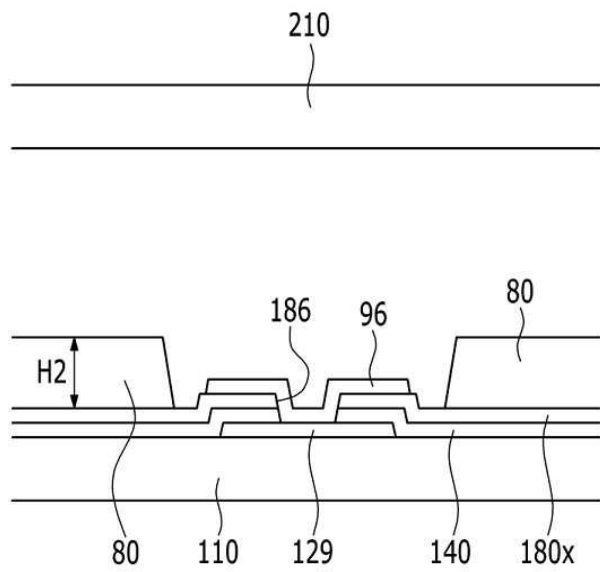
### 도면1



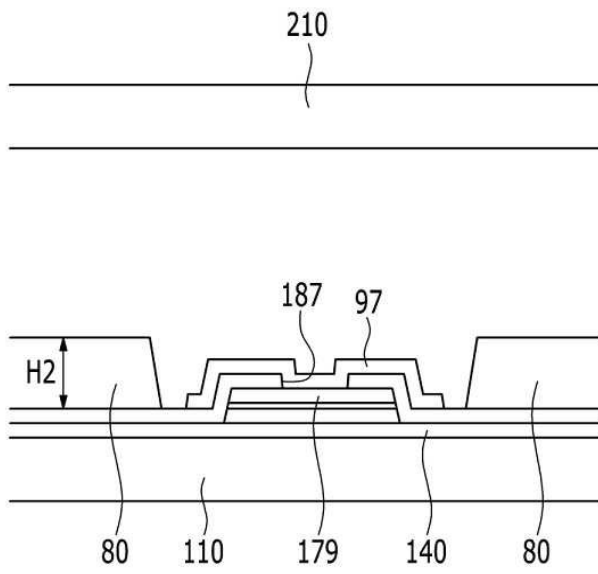
도면2



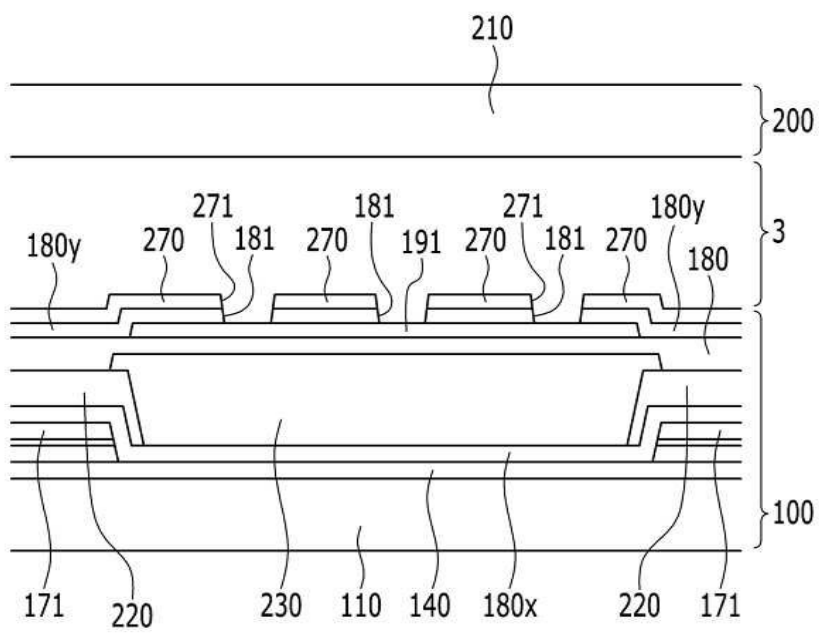
도면3



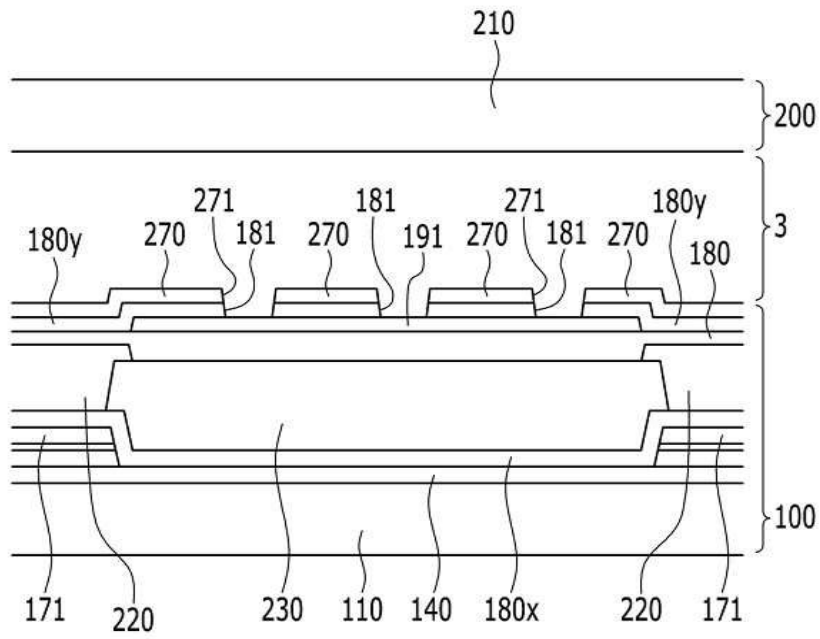
도면4



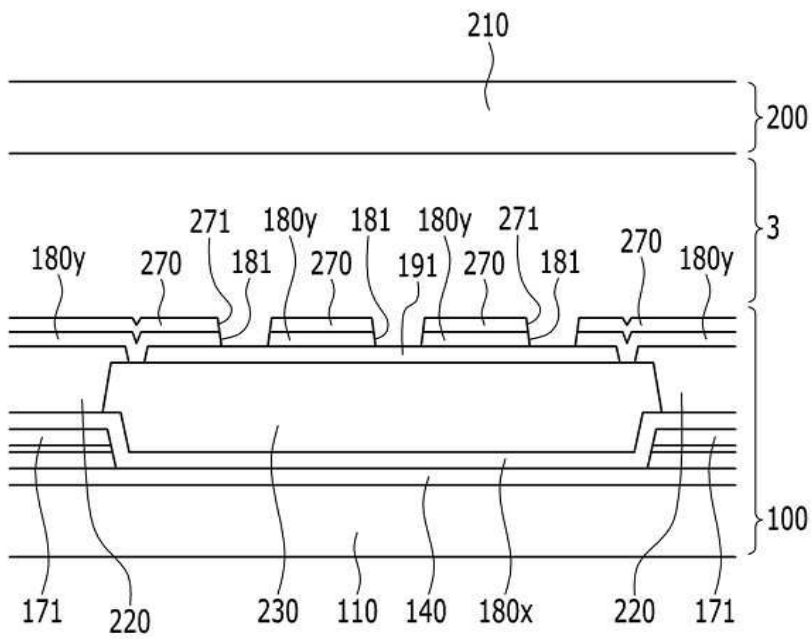
도면5a



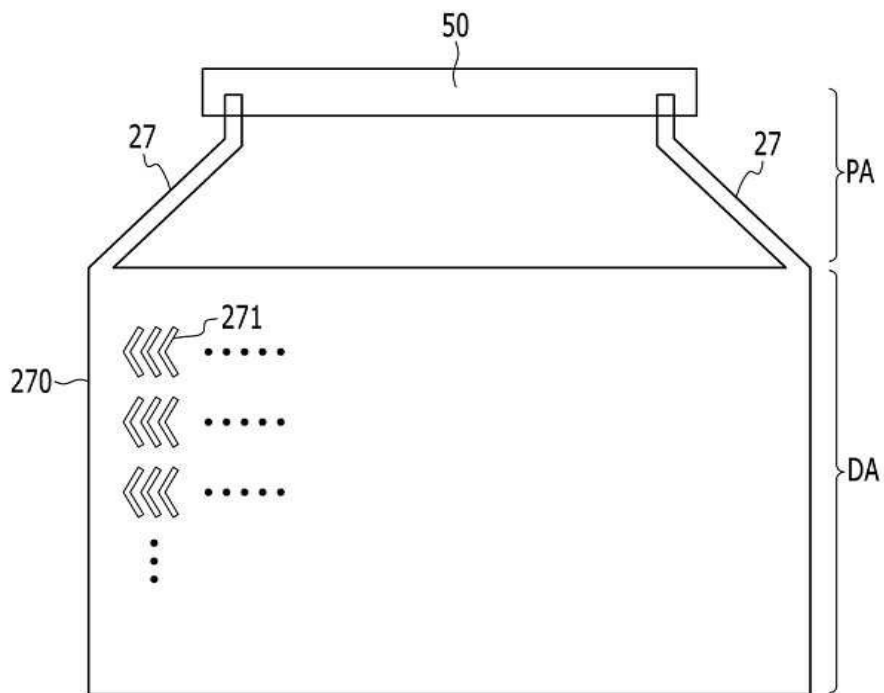
도면5b



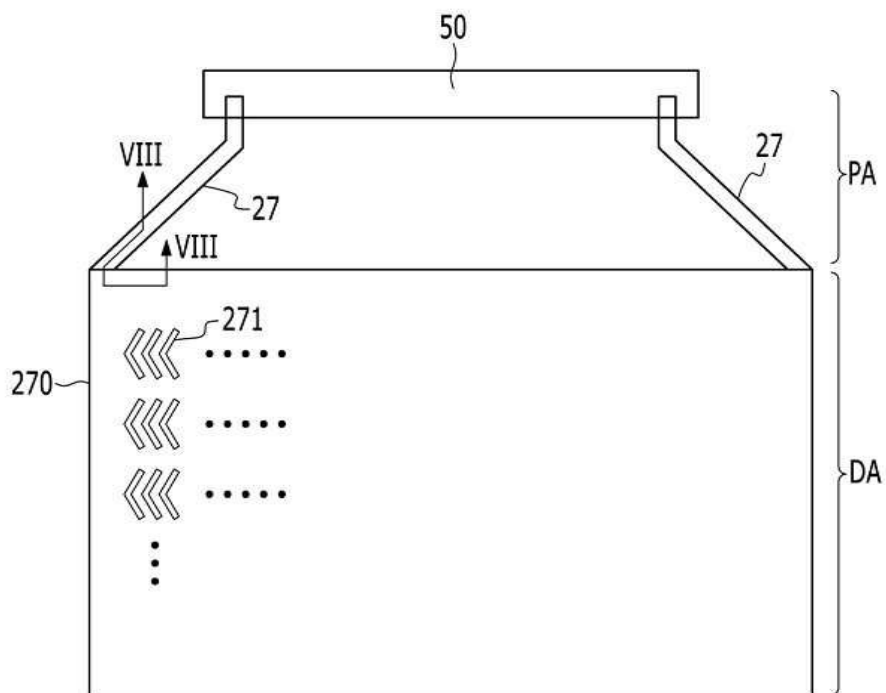
도면5c



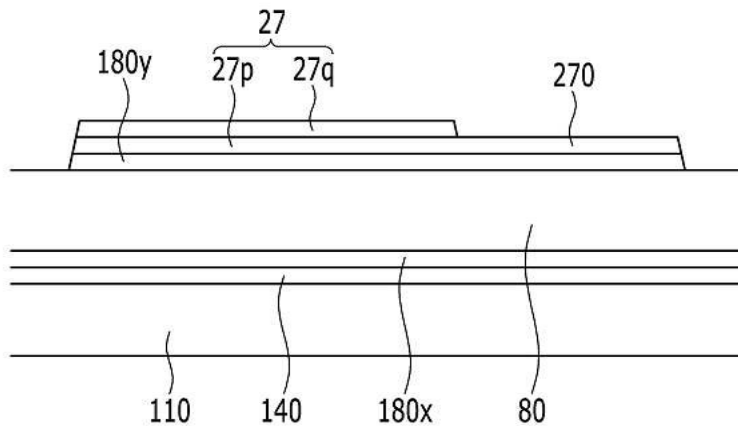
도면6



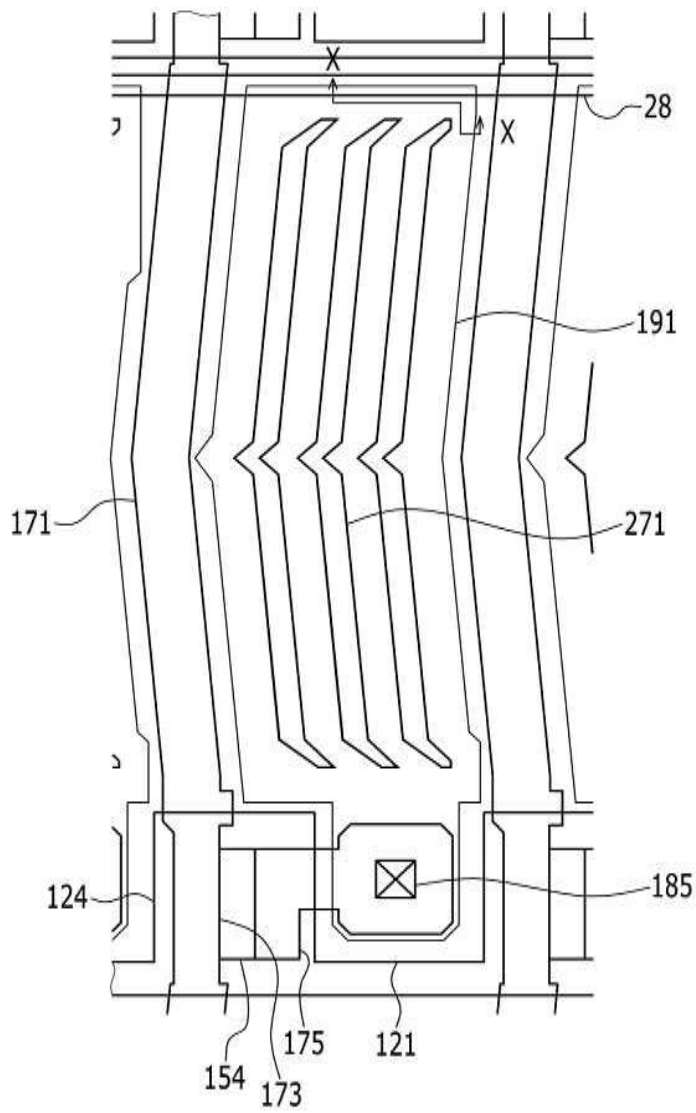
도면7



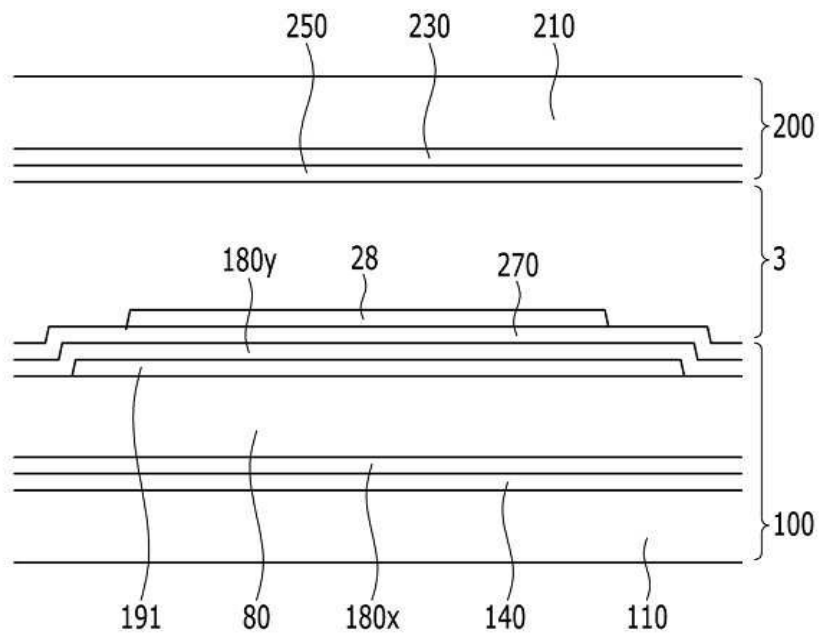
도면8



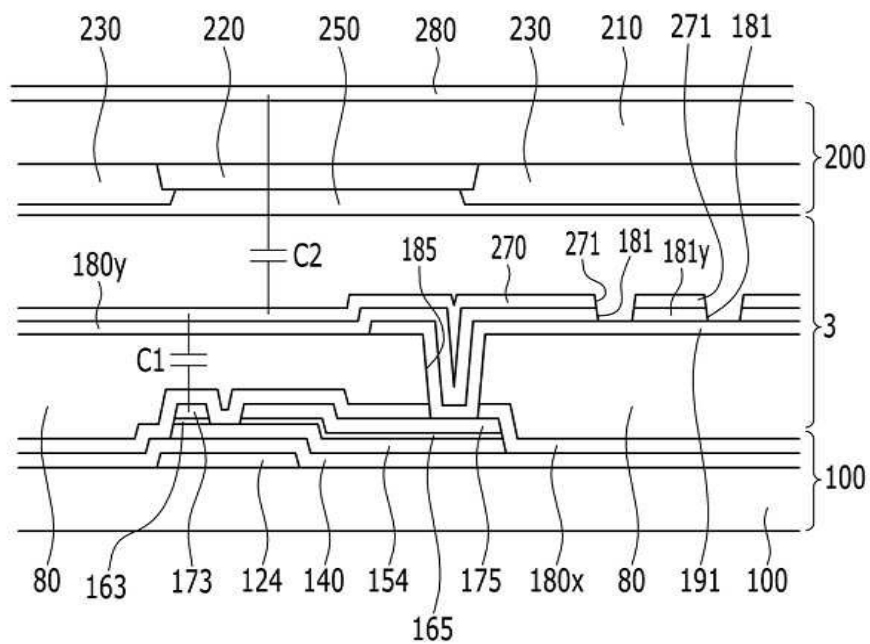
도면9



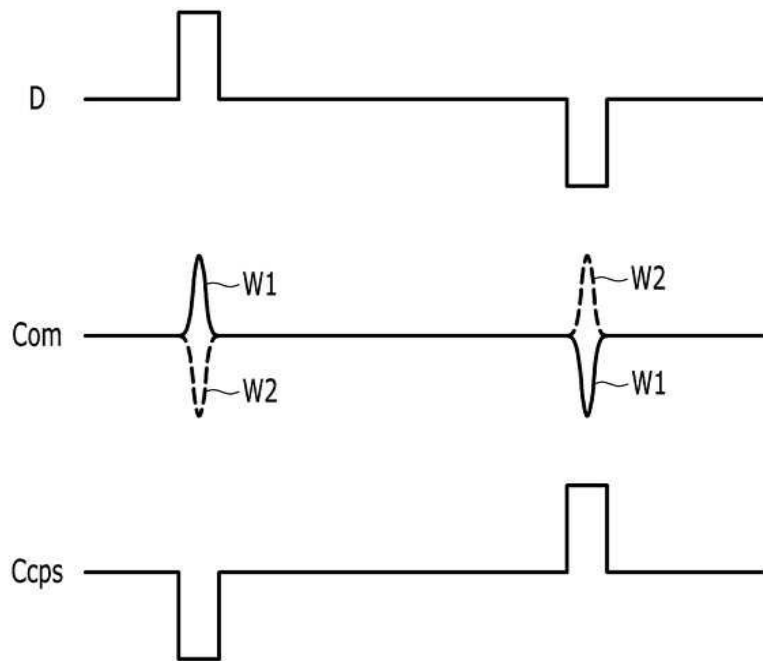
도면10



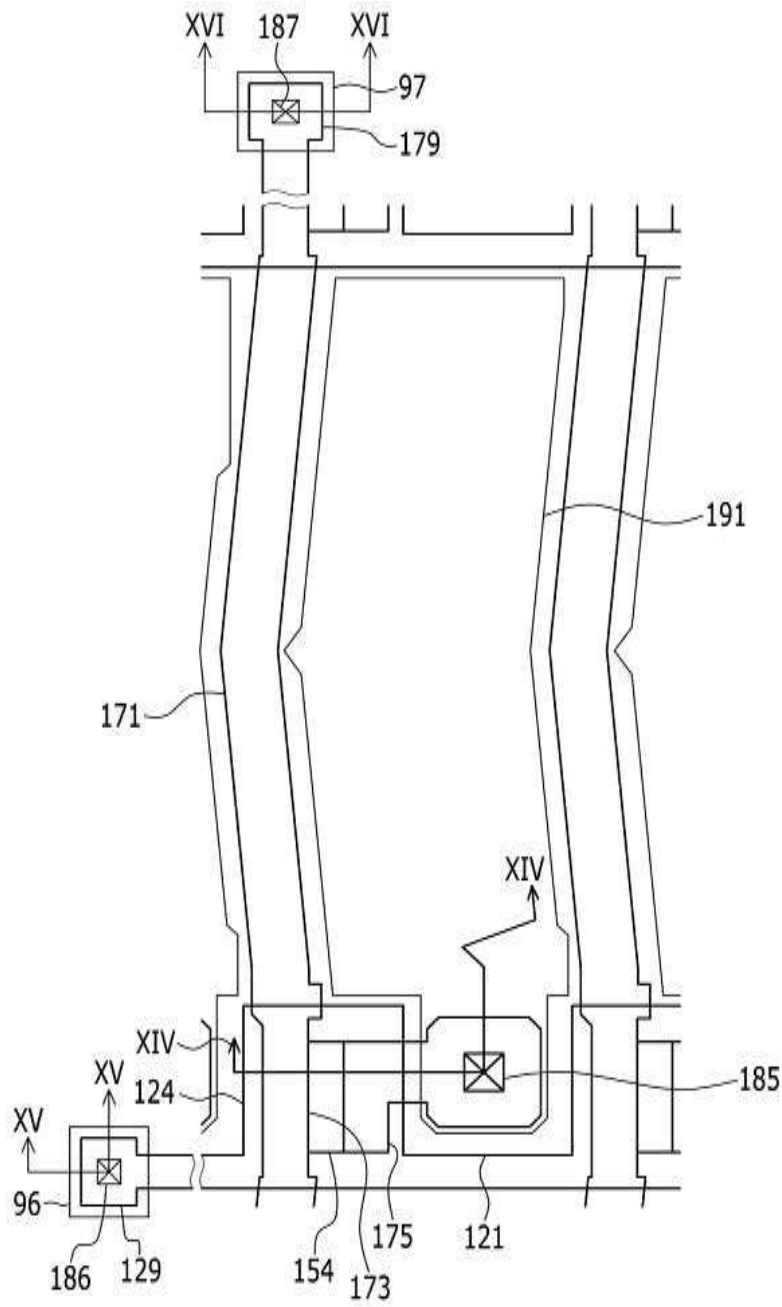
도면11



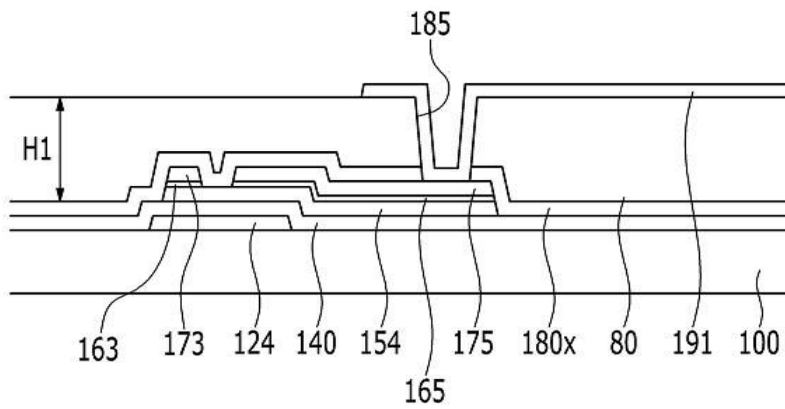
도면12



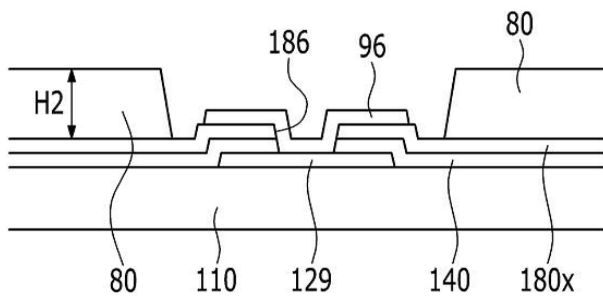
도면13



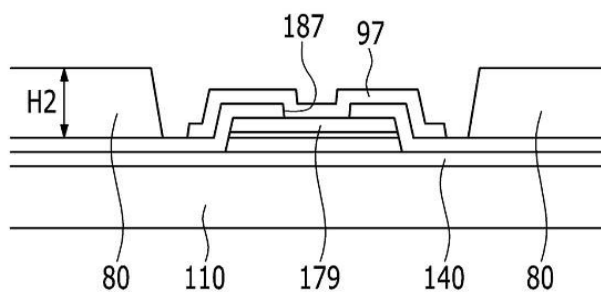
도면14



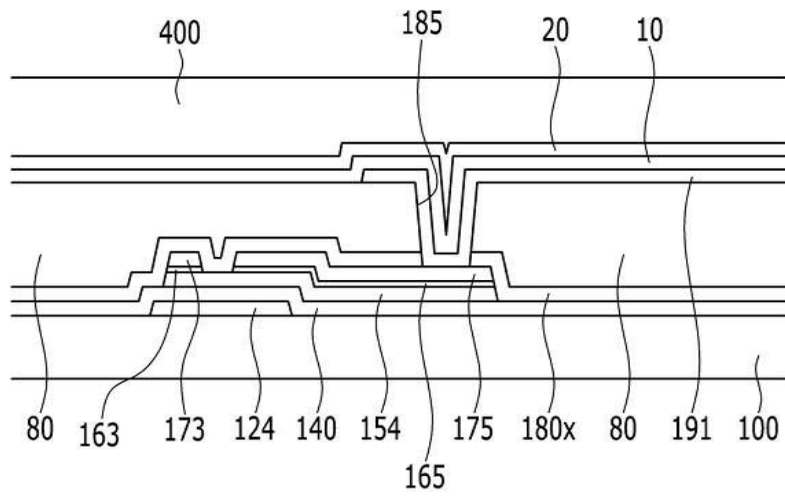
도면15



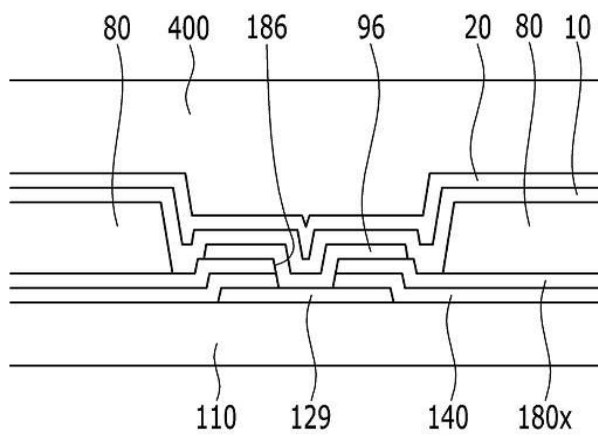
도면16



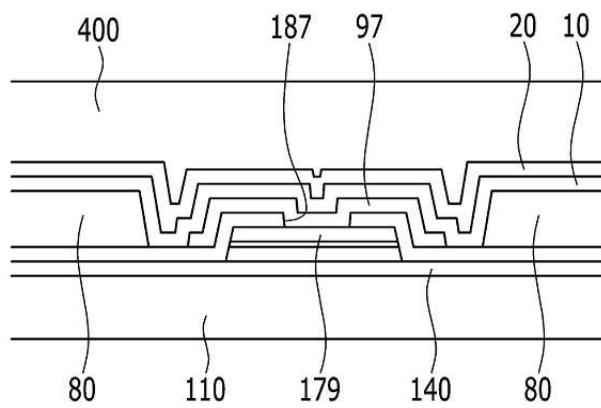
도면17



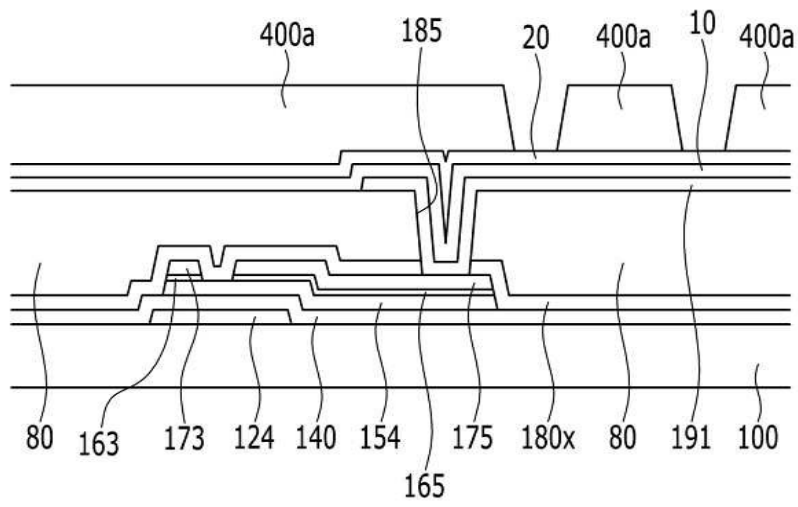
도면18



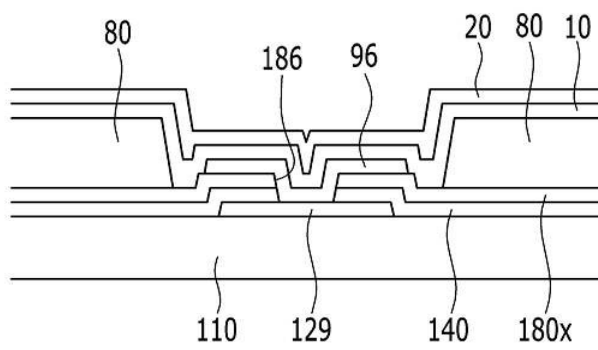
도면19



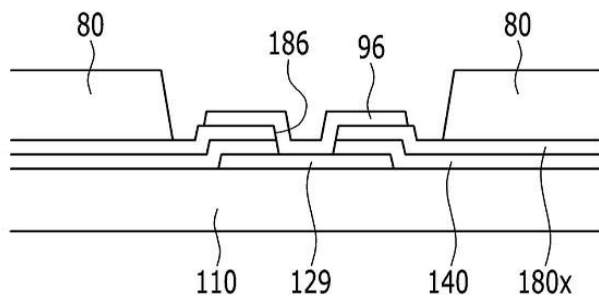
도면20



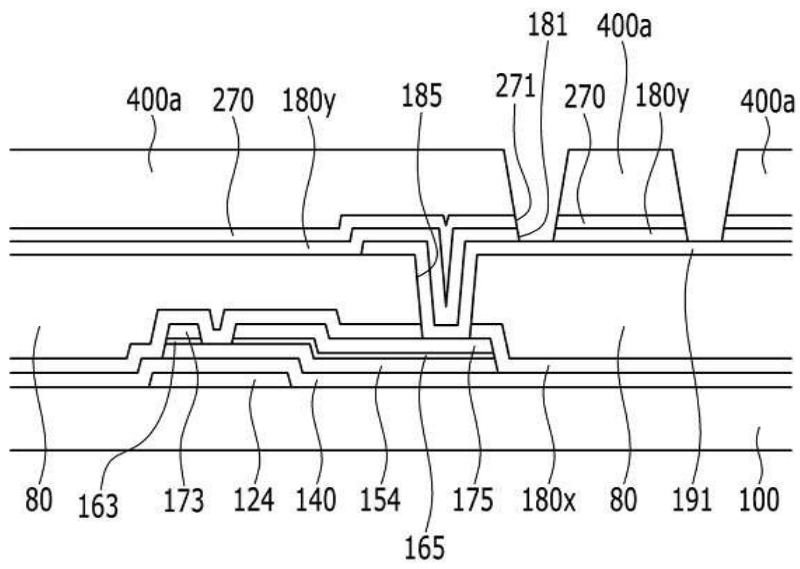
도면21



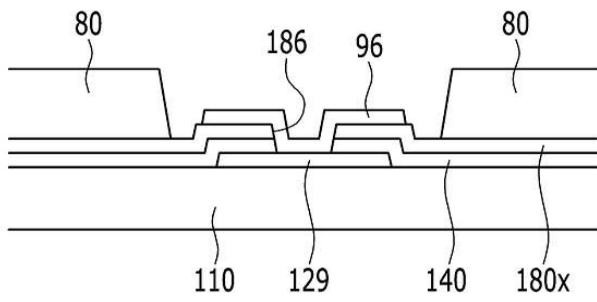
도면22



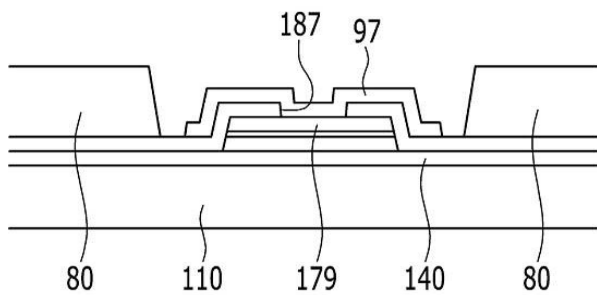
도면23



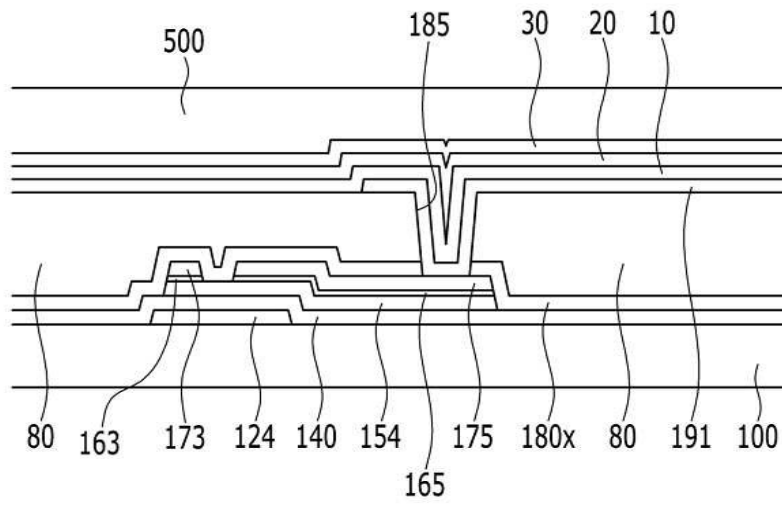
도면24



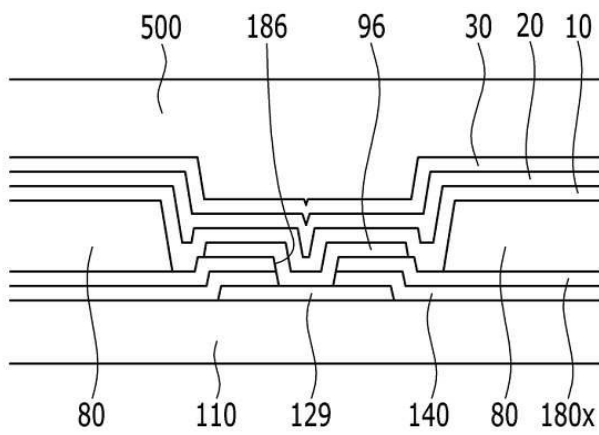
도면25



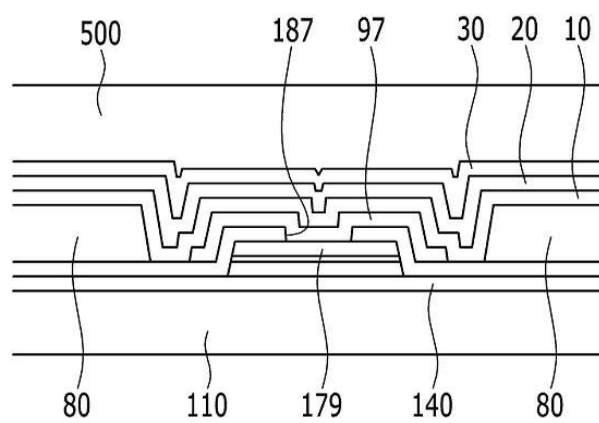
도면26



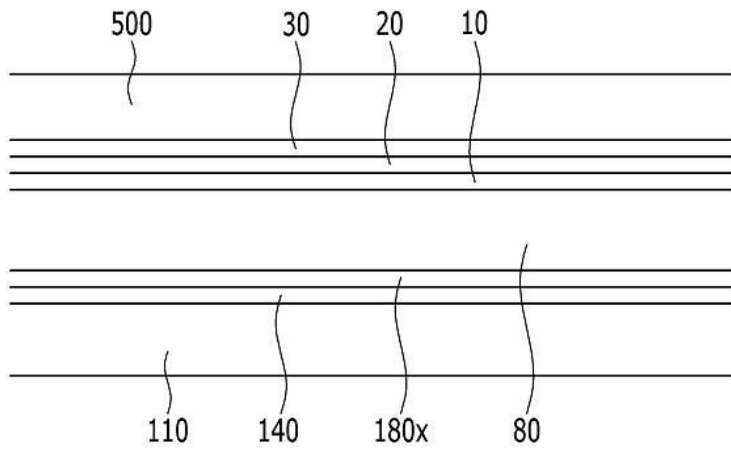
도면27



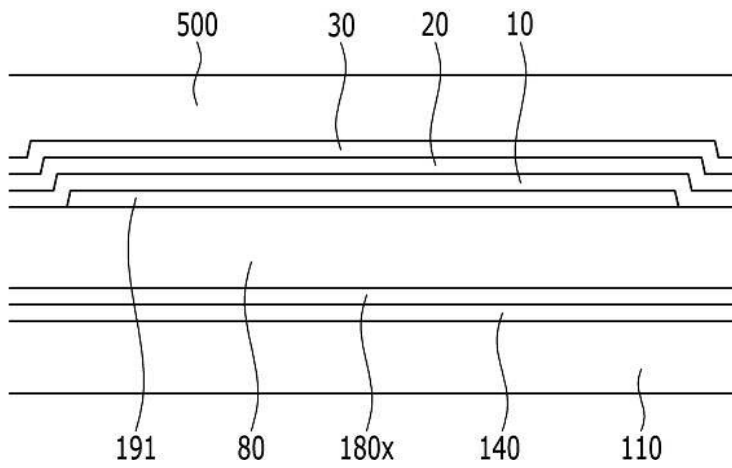
도면28



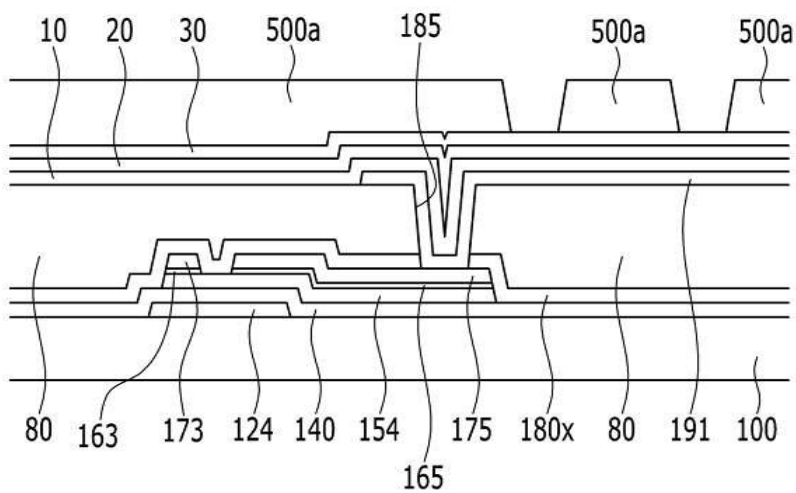
도면29



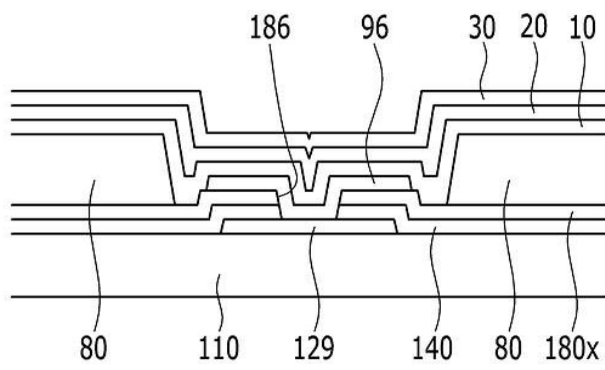
도면30



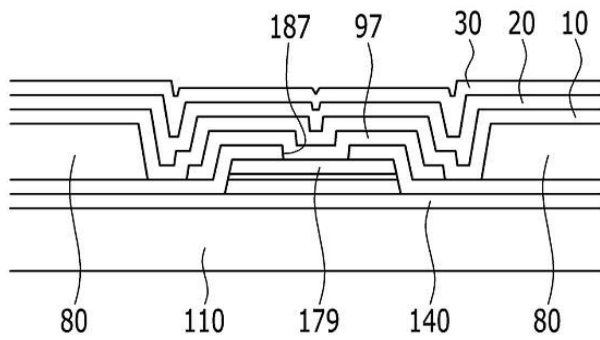
도면31



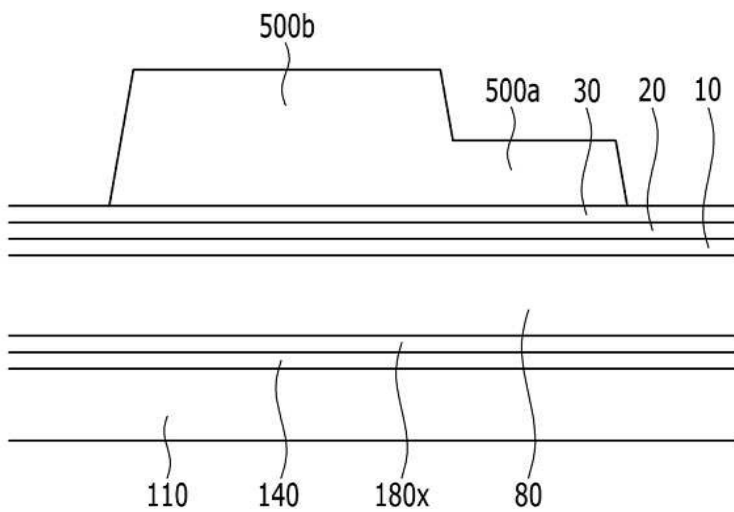
도면32



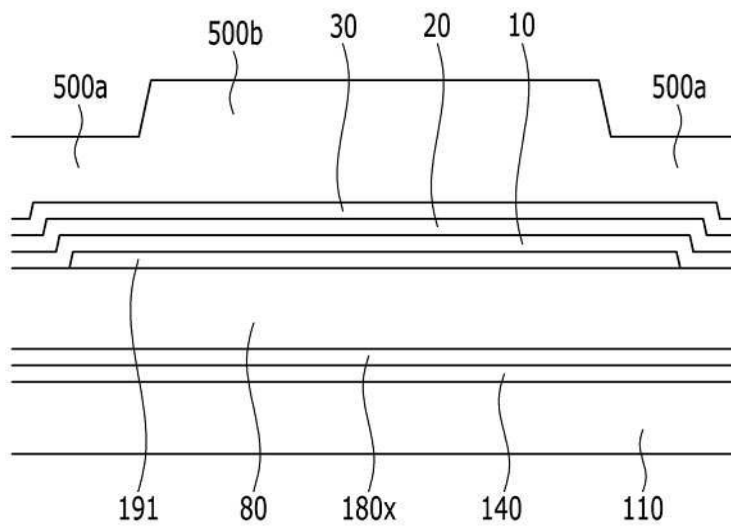
도면33



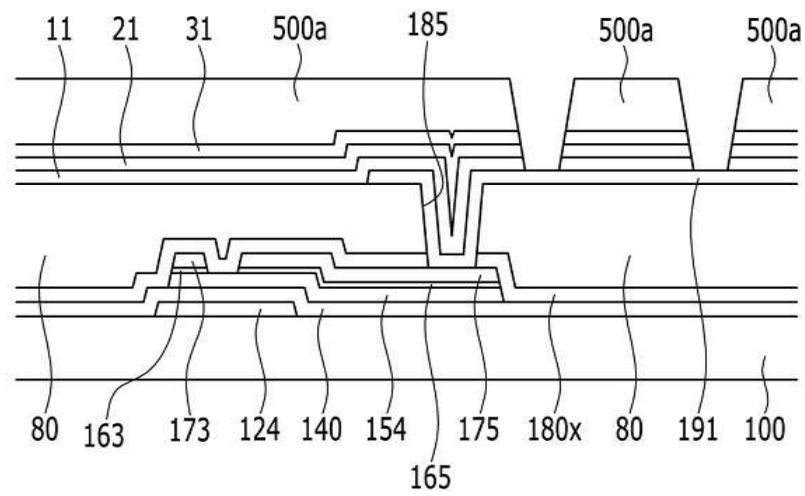
도면34



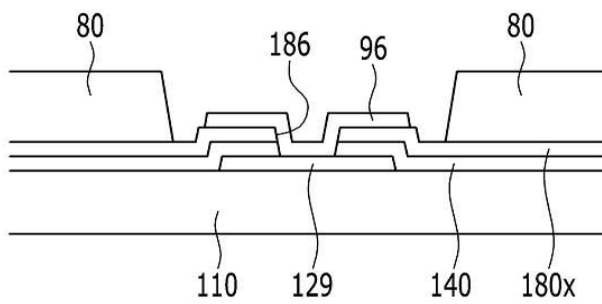
도면35



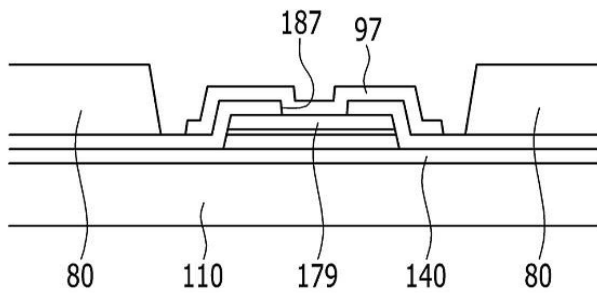
도면36



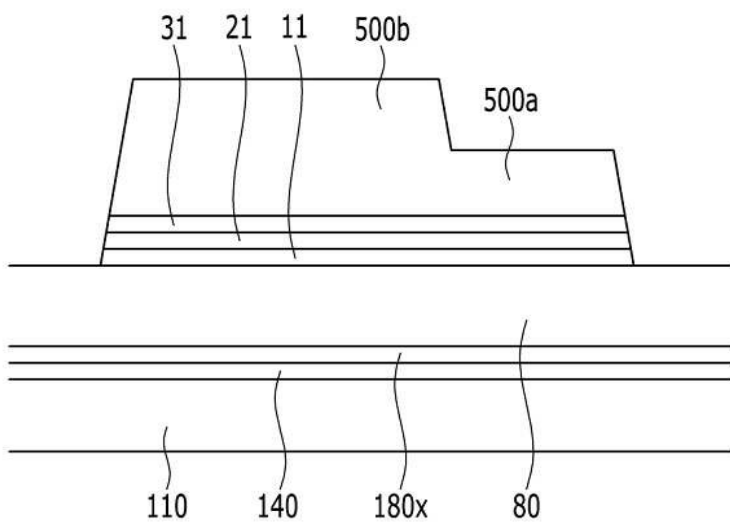
도면37



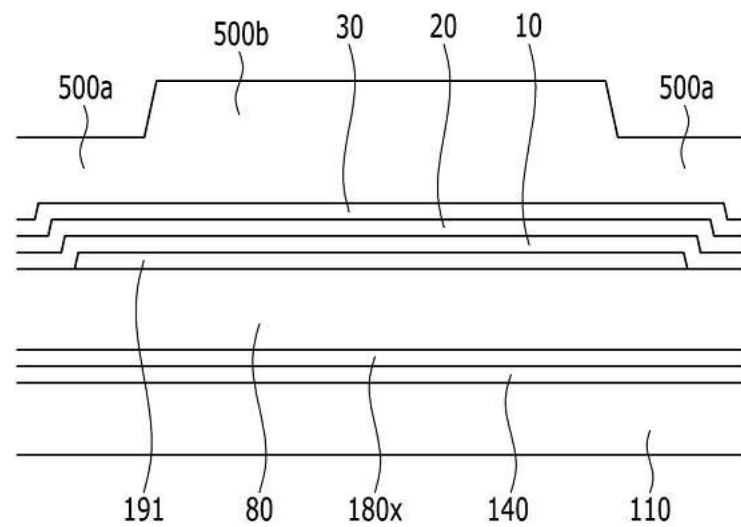
도면38



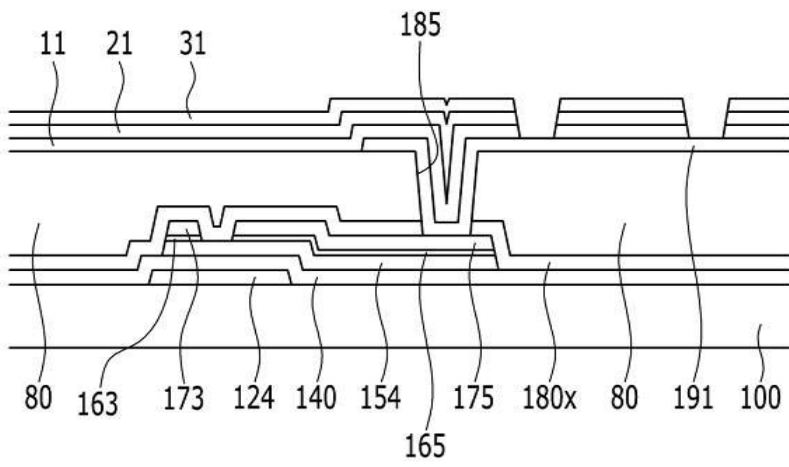
도면39



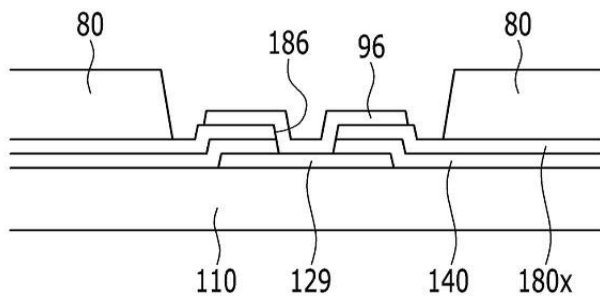
도면40



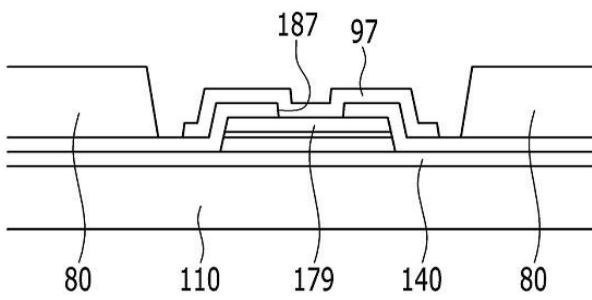
도면41



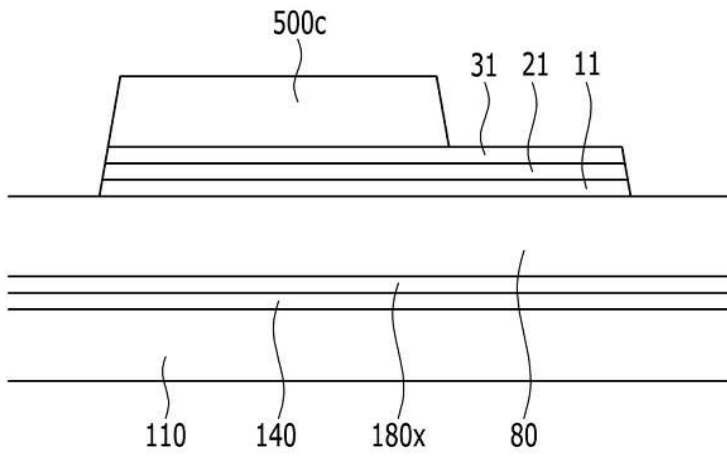
도면42



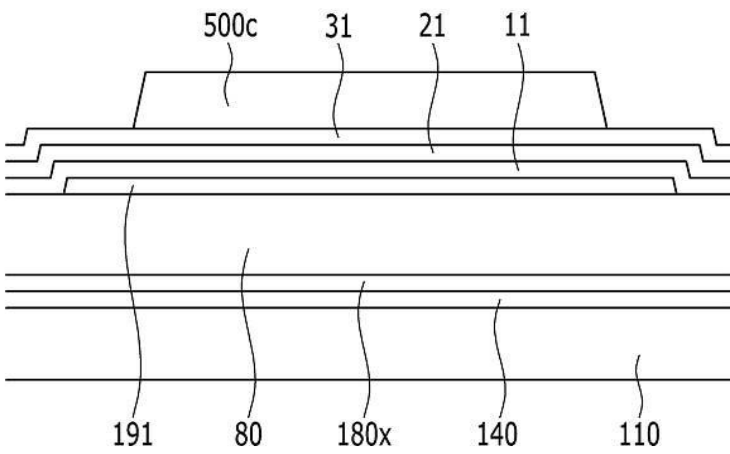
도면43



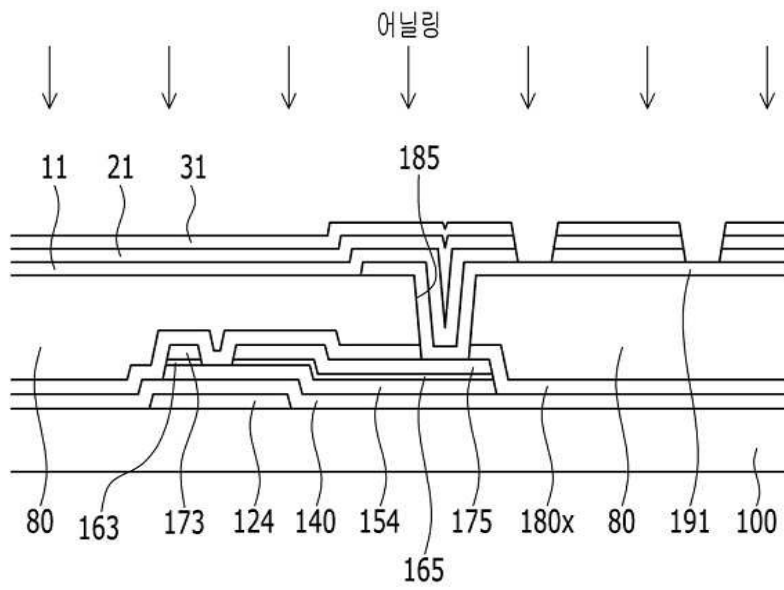
도면44



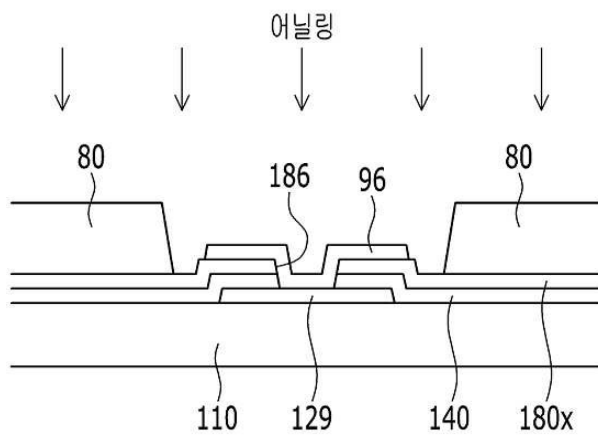
도면45



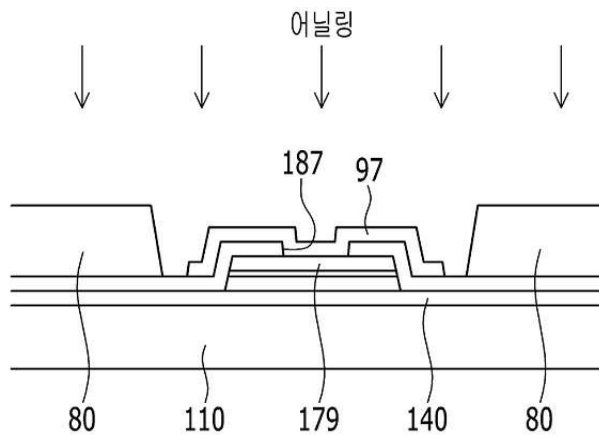
도면46



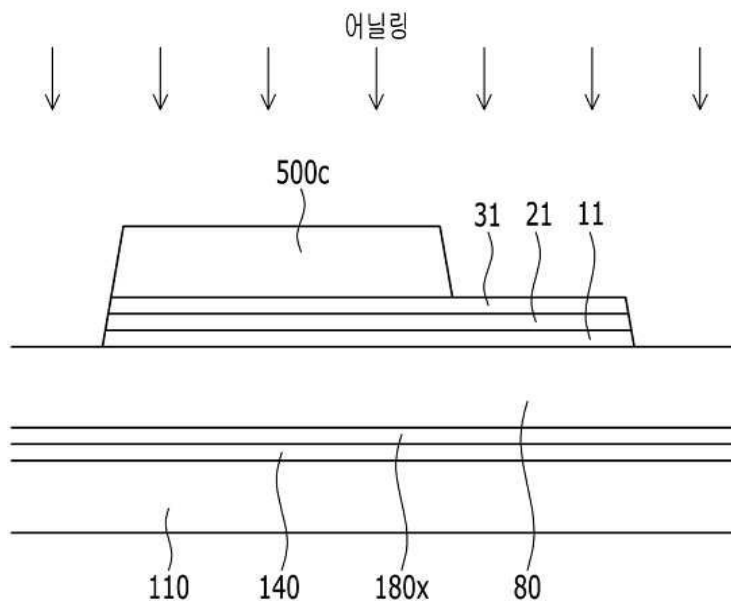
도면47



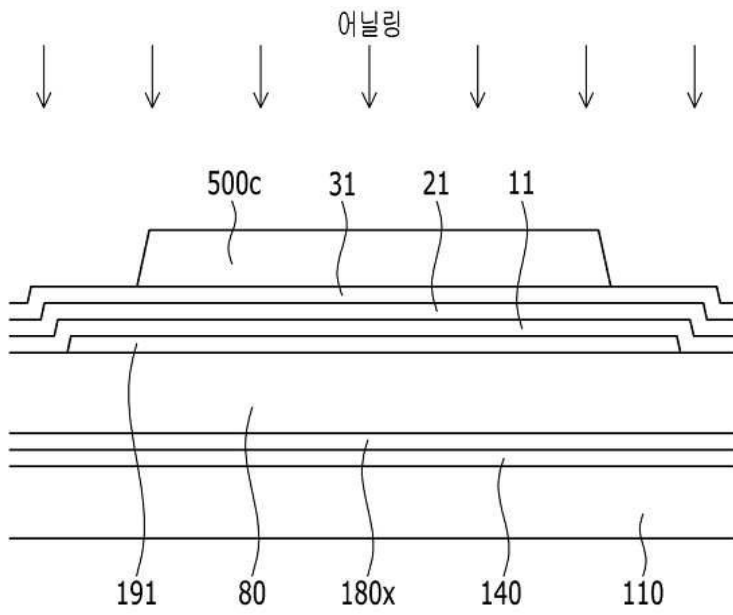
도면48



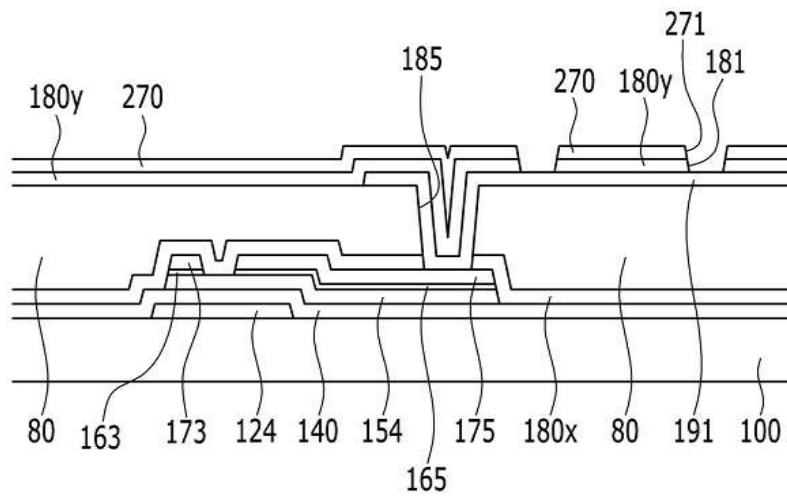
도면49



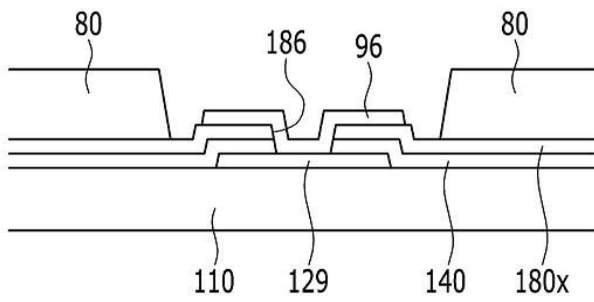
도면50



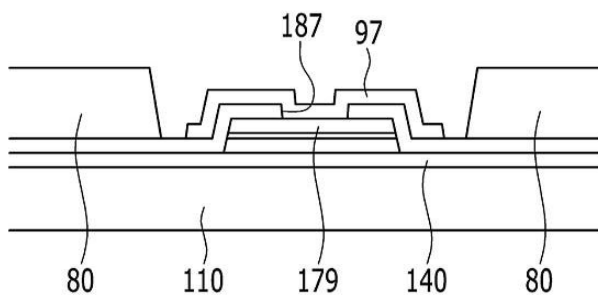
도면51



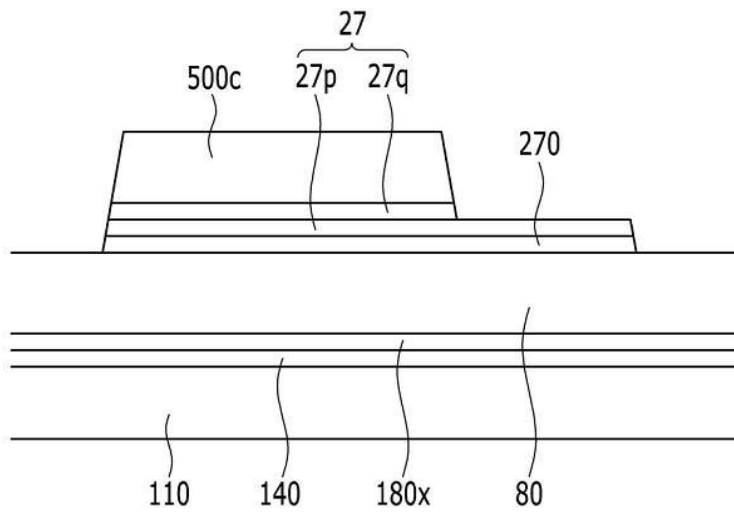
도면52



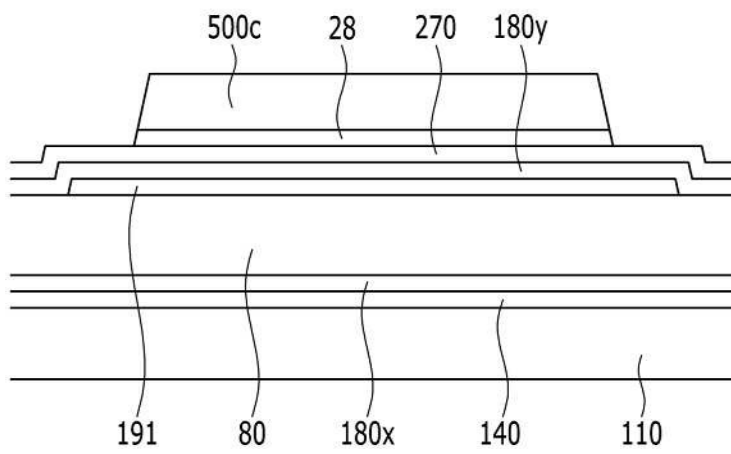
도면53



도면54



도면55



|                |                                                                                                         |         |            |
|----------------|---------------------------------------------------------------------------------------------------------|---------|------------|
| 专利名称(译)        | 液晶显示器及其制造方法                                                                                             |         |            |
| 公开(公告)号        | <a href="#">KR102074424B1</a>                                                                           | 公开(公告)日 | 2020-02-07 |
| 申请号            | KR1020130022959                                                                                         | 申请日     | 2013-03-04 |
| [标]申请(专利权)人(译) | 三星显示有限公司                                                                                                |         |            |
| 申请(专利权)人(译)    | 三星显示器有限公司                                                                                               |         |            |
| 当前申请(专利权)人(译)  | 三星显示器有限公司                                                                                               |         |            |
| [标]发明人         | 김성만<br>김덕성<br>나만홍<br>송준호<br>조영제                                                                         |         |            |
| 发明人            | 김성만<br>김덕성<br>나만홍<br>송준호<br>조영제                                                                         |         |            |
| IPC分类号         | G02F1/136 G02F1/1343                                                                                    |         |            |
| CPC分类号         | G02F1/133707 G02F1/134363 G02F1/13439 G02F1/1345 G02F1/1396 G02F2001/134372 G02F2001/136231 G02F1/13306 |         |            |
| 审查员(译)         | Sinchangwoo                                                                                             |         |            |
| 其他公开文献         | KR1020140108967A                                                                                        |         |            |
| 外部链接           | <a href="#">Espacenet</a>                                                                               |         |            |

# 摘要(译)

边缘场切换液晶显示器 (FFS-LCD) 包括多个像素电极 (191) 和公共电极 (270)，其设置在第一基板 (110) 上以与钝化层 (180y) 彼此重叠。 ) 和连接部分 (27) 插入在它们之间，并且连接部分 (27) 设置在公共电压施加单元和公共电极 (270) 之间。公共电极 (270) 具有多个第一切口或狭缝 (271)；第二电极 (270) 具有多个第一切口或狭缝 (271)。为了减少制造显示器所需的光刻掩模的数量，钝化层 (180y) 通过使用与形成公共电极 (270) 相同的掩模来制造，因此具有多个第二切口或狭缝 (181)；第一切口 (271) 和第二切口 (181) 具有相同的平面形状并且位于显示器中的相应位置。连接部分 (27) 包括形成在与公共电极 (270) 相同的层中的下部连接层 (27p) 和设置在下部连接层上并包含低电阻金属的上部连接层 (27q)。这种结构使连接部分 (27) 中的信号延迟最小。

