



등록특허 10-2028988



(19) 대한민국특허청(KR)

(12) 등록특허공보(B1)

(45) 공고일자 2019년10월07일

(11) 등록번호 10-2028988

(24) 등록일자 2019년09월30일

(51) 국제특허분류(Int. Cl.)

G02F 1/1343 (2006.01) G02F 1/1368 (2006.01)

(21) 출원번호 10-2013-0035950

(22) 출원일자 2013년04월02일

심사청구일자 2018년03월07일

(65) 공개번호 10-2014-0120179

(43) 공개일자 2014년10월13일

(56) 선행기술조사문헌

KR1020070002779 A*

KR1020130015733 A*

*는 심사관에 의하여 인용된 문헌

(73) 특허권자

엘지디스플레이 주식회사

서울특별시 영등포구 여의대로 128(여의도동)

(72) 발명자

김치완

전라남도 순천시 풍덕주택길 96, 2동 904호 (풍덕동, 금호아파트)

김정한

서울특별시 강남구 남부순환로 3032, 101동 902호 (대치동, 미도아파트)

정용빈

서울특별시 은평구 갈현로17나길 14 (구산동)

(74) 대리인

박영복

전체 청구항 수 : 총 8 항

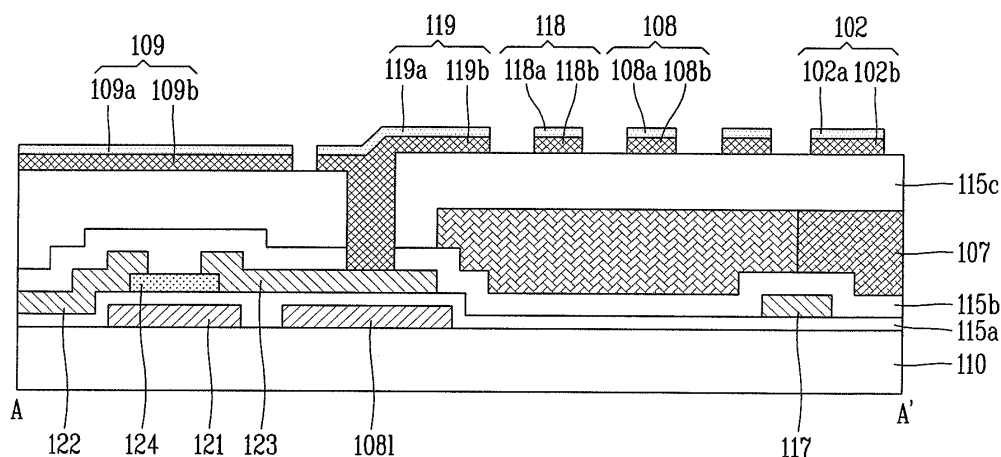
심사관 : 한상일

(54) 발명의 명칭 액정표시장치 및 그 제조방법

(57) 요약

본 발명의 액정표시장치 및 그 제조방법은 고화질, 고성능 디스플레이를 위한 컬러필터 온 박막 트랜지스터(Color Filter on TFT; COT) 구조의 액정표시장치에 있어, 저반사 특성을 가진 상부 층과 저투과, 고전도 특성을 가진 하부 층의 이중층 구조로 광차단 패턴을 형성하여 블랙 매트릭스를 대체함으로써 화질 및 시감 이슈를 해결할 수 있는 것을 특징으로 한다.

대표도 - 도4



명세서

청구범위

청구항 1

제 1 기관 위에 서로 교차하여 화소영역을 정의하는 게이트라인 및 데이터라인을 형성하는 단계;
 상기 게이트라인과 데이터라인의 교차영역에 박막 트랜지스터를 형성하는 단계;
 상기 제 1 기관의 화소영역 내에 컬러필터를 형성하는 단계;
 상기 컬러필터가 형성된 상기 제 1 기관의 화소영역 내에 다수개의 공통전극 및 화소전극을 형성하는 단계;
 상기 게이트라인의 상측이나 하측에 인접하도록 상기 게이트라인과 나란한 방향으로 공통라인을 형성하는 단계;
 상기 화소영역의 경계에 형성되어 블랙매트릭스 역할을 하는 광차단 패턴을 형성하는 단계; 및
 상기 제 1 기관과 제 2 기관을 합착하는 단계를 포함하며,
 상기 공통전극과 화소전극 및 광차단 패턴은 저반사 특성을 가진 상부 층과 저투과, 고전도 특성을 가진 하부 층의 이중층 구조로 이루어지고,
 상기 광차단 패턴은 상기 데이터라인 상부에 상기 데이터라인을 덮도록 형성되는 제 1 광차단 패턴 및 상기 화소영역의 상하 경계에 상기 게이트라인과 나란한 방향으로 각각 상기 게이트라인 및 공통라인 상부에 형성되는 제 2 광차단 패턴 및 제 3 광차단 패턴으로 이루어진 것을 특징으로 하는 액정표시장치의 제조방법.

청구항 2

삭제

청구항 3

삭제

청구항 4

제 1 항에 있어서, 상기 다수개의 공통전극 및 상기 데이터라인 상부에 형성된 상기 제 1 광차단 패턴은 그 일단이 상기 게이트라인과 나란한 상기 제 2 광차단 패턴에 연결되며, 상기 제 2 광차단 패턴은 그 하부의 게이트라인의 일부와 중첩되는 것을 특징으로 하는 액정표시장치의 제조방법.

청구항 5

제 1 항에 있어서, 상기 다수개의 화소전극은 그 일단이 상기 게이트라인과 나란한 상기 제 3 광차단 패턴에 연결되며, 이러한 제 3 광차단 패턴은 그 하부의 상기 공통라인의 일부와 중첩되는 것을 특징으로 하는 액정표시장치의 제조방법.

청구항 6

제 1 항에 있어서, 상기 상부 층은 저반사, 저투과의 재료인 세라믹(ceramic), 금속 산화물(metal oxide) 또는 반도체 물질로 형성하는 것을 특징으로 하는 액정표시장치의 제조방법.

청구항 7

제 1 항에 있어서, 상기 하부 층은 저투과, 저저항의 재료인 구리, 알루미늄, 니켈, 티타늄, 몰리브덴이나 이들의 합금으로 형성하는 것을 특징으로 하는 액정표시장치의 제조방법.

청구항 8

제 1 기관 위에 형성되며, 서로 교차하여 화소영역을 정의하는 게이트라인 및 데이터라인;

상기 게이트라인과 데이터라인의 교차영역에 형성된 박막 트랜지스터;

상기 제 1 기관의 화소영역 내에 형성된 컬러필터;

상기 컬러필터가 형성된 상기 제 1 기관의 화소영역 내에 형성된 다수개의 공통전극 및 화소전극;

상기 게이트라인의 상측이나 하측에 인접하도록 상기 게이트라인과 나란한 방향으로 형성된 공통라인;

상기 화소영역의 경계에 형성되어 블랙매트릭스 역할을 하는 광차단 패턴; 및

상기 제 1 기관과 대향하여 합착되는 제 2 기관을 포함하며,

상기 공통전극과 화소전극 및 광차단 패턴은 저반사 특성을 가진 상부 층과 저투과, 고전도 특성을 가진 하부 층의 이중층 구조로 이루어지고,

상기 광차단 패턴은 상기 데이터라인 상부에 상기 데이터라인을 덮도록 형성되는 제 1 광차단 패턴 및 상기 화소영역의 상하 경계에 상기 게이트라인과 나란한 방향으로 각각 상기 게이트라인 및 공통라인 상부에 형성되는 제 2 광차단 패턴 및 제 3 광차단 패턴으로 이루어진 것을 특징으로 하는 액정표시장치.

청구항 9

제 8 항에 있어서, 상기 상부 층은 저반사, 저투과의 재료인 세라믹, 금속 산화물 또는 반도체 물질로 이루어진 것을 특징으로 하는 액정표시장치.

청구항 10

제 8 항에 있어서, 상기 하부 층은 저투과, 저저항의 재료인 구리, 알루미늄, 니켈, 티타늄, 몰리브덴이나 이들의 합금으로 이루어진 것을 특징으로 하는 액정표시장치.

발명의 설명

기술 분야

[0001] 본 발명은 액정표시장치 및 그 제조방법에 관한 것으로, 보다 상세하게는 컬러필터를 박막 트랜지스터와 함께 어레이 기관에 형성한 컬러필터 온 박막 트랜지스터(Color Filter on TFT; COT) 구조의 액정표시장치 및 그 제조방법에 관한 것이다.

배경 기술

[0002] 일반적으로 액정표시장치는 매트릭스(matrix) 형태로 배열된 화소들에 화상정보에 따른 데이터신호를 개별적으로 공급하여, 그 화소들의 광투과율을 조절함으로써 원하는 화상을 표시할 수 있도록 한 표시장치이다.

[0003] 따라서, 액정표시장치에는 화소들이 매트릭스 형태로 배열되는 액정패널과 상기 화소들을 구동하기 위한 구동부가 구비된다.

[0004] 상기 액정패널은 서로 대향하여 균일한 셀갭(cell gap)이 유지되도록 합착된 박막 트랜지스터 어레이(thin film transistor array) 기관과 컬러필터(color filter) 기관 및 상기 어레이 기관과 컬러필터 기관 사이의 셀갭 내에 형성된 액정층(liquid crystal layer)으로 구성된다.

[0005] 이때, 상기 어레이 기관과 컬러필터 기관이 합착된 액정패널에는 공통전극과 화소전극이 형성되어 상기 액정층에 전계를 인가한다.

[0006] 따라서, 상기 공통전극에 전압이 인가된 상태에서 상기 화소전극에 인가되는 데이터신호의 전압을 제어하게 되면, 상기 액정층의 액정은 상기 공통전극과 화소전극 사이의 전계에 따라 유전 이방성에 의해 회전함으로써 화소별로 빛을 투과시키거나 차단시켜 문자나 화상을 표시하게 된다.

[0007] 도 1은 일반적인 액정표시장치의 단면 구조를 개략적으로 나타내는 도면으로써, 설명의 편의를 위해 데이터라인 영역의 단면 구조 일부를 예를 들어 나타내고 있다.

[0008] 상기 도 1을 참조하면, 일반적인 액정표시장치는 2장의 유리기관(5, 10)들과 컬럼 스페이서(40)를 통해 셀갭을 유지한 상태에서 이들 사이에 형성된 액정층(미도시)으로 구성될 수 있다.

- [0009] 상기 하부 유리기관(10)에는 종횡으로 배열되어 화소영역을 정의하는 게이트라인(미도시)과 데이터라인(17)이 형성되어 있으며, 상기 게이트라인과 데이터라인(17)의 교차영역에는 스위칭소자인 박막 트랜지스터가 형성되어 있다.
- [0010] 이때, 도시하지 않았지만, 상기 화소영역 내에는 수평전계를 형성하기 위한 다수개의 화소전극과 공통전극이 교대로 형성되어 있다.
- [0011] 그리고, 상기 박막 트랜지스터는 상기 게이트라인에 연결된 게이트전극, 상기 데이터라인(17)에 연결된 소오스전극 및 상기 화소전극에 연결된 드레인전극으로 구성된다. 또한, 상기 박막 트랜지스터는 이러한 구성요소들 사이의 절연을 위한 다수의 절연막(15a, 15b, 15c) 및 상기 게이트전극에 공급되는 게이트전압에 의해 상기 소오스전극과 드레인전극 사이에 전도채널을 형성하는 액티브패턴을 포함한다.
- [0012] 상기 상부 유리기관(5)에는 컬러필터 어레이가 형성되며, 상기 컬러필터 어레이에는 블랙매트릭스(6)와 컬러필터(7) 및 오버코트층(9)을 포함한다.

발명의 내용

해결하려는 과제

- [0013] 본 발명은 상기한 문제를 해결하기 위한 것으로, 컬러필터를 박막 트랜지스터와 함께 어레이 기판에 형성한 컬러필터 온 박막 트랜지스터(Color Filter on TFT; COT) 구조의 액정표시장치 및 그 제조방법을 제공하는데 목적이 있다.
- [0014] 본 발명의 다른 목적은 상기 COT 구조의 액정표시장치에 있어, 블랙매트릭스를 제거하여 디스플레이의 성능을 향상시키는 동시에 디스플레이의 화질 및 시감을 개선하도록 한 액정표시장치 및 그 제조방법을 제공하는데 목적이 있다.
- [0015] 기타, 본 발명의 다른 목적 및 특징들은 후술되는 발명의 구성 및 특허청구범위에서 설명될 것이다.

과제의 해결 수단

- [0016] 상기한 목적을 달성하기 위하여, 본 발명의 액정표시장치는 제 1 기판 위에 형성되며, 서로 교차하여 화소영역을 정의하는 게이트라인 및 데이터라인; 상기 게이트라인과 데이터라인의 교차영역에 형성된 박막 트랜지스터; 상기 제 1 기판의 화소영역 내에 형성된 컬러필터; 상기 컬러필터가 형성된 상기 제 1 기판의 화소영역 내에 형성된 다수개의 공통전극 및 화소전극; 상기 화소영역의 경계에 형성되어 블랙매트릭스 역할을 하는 광차단 패턴; 및 상기 제 1 기판과 대향하여 합착되는 제 2 기판을 포함하며, 상기 공통전극과 화소전극 및 광차단 패턴은 저반사 특성을 가진 상부 층과 저투과, 고전도 특성을 가진 하부 층의 이중층 구조로 이루어진 것을 특징으로 한다.
- [0017] 이때, 상기 상부 층은 저반사, 저투과의 재료, 일 예로 세라믹, 금속 산화물 또는 반도체 물질로 이루어진 것을 특징으로 한다.
- [0018] 상기 하부 층은 저투과, 저저항의 재료, 일 예로 구리, 알루미늄, 니켈, 티타늄, 몰리브덴이나 이들의 합금으로 이루어진 것을 특징으로 한다.
- [0019] 그리고, 본 발명의 액정표시장치의 제조방법은 제 1 기판 위에 서로 교차하여 화소영역을 정의하는 게이트라인 및 데이터라인을 형성하는 단계; 상기 게이트라인과 데이터라인의 교차영역에 박막 트랜지스터를 형성하는 단계; 상기 제 1 기판의 화소영역 내에 컬러필터를 형성하는 단계; 상기 컬러필터가 형성된 상기 제 1 기판의 화소영역 내에 다수개의 공통전극 및 화소전극을 형성하는 단계; 상기 화소영역의 경계에 형성되어 블랙매트릭스 역할을 하는 광차단 패턴을 형성하는 단계; 및 상기 제 1 기판과 제 2 기판을 합착하는 단계를 포함하며, 상기 공통전극과 화소전극 및 광차단 패턴은 저반사 특성을 가진 상부 층과 저투과, 고전도 특성을 가진 하부 층의 이중층 구조로 이루어진 것을 특징으로 한다.
- [0020] 이때, 상기 게이트라인의 상측이나 하측에 인접하도록 상기 게이트라인과 나란한 방향으로 공통라인을 형성하는 단계를 추가로 포함하는 것을 특징으로 한다.
- [0021] 이때, 상기 광차단 패턴은 상기 데이터라인 상부에 상기 데이터라인을 덮도록 형성되는 제 1 광차단 패턴 및 상기 화소영역의 상하 경계에 상기 게이트라인과 나란한 방향으로 각각 상기 게이트라인 및 공통라인 상부에 형성

되는 제 2 광차단 패턴 및 제 3 광차단 패턴으로 이루어진 것을 특징으로 한다.

- [0022] 이때, 상기 다수개의 공통전극 및 상기 데이터라인 상부에 형성된 상기 제 1 광차단 패턴은 그 일단이 상기 게이트라인과 나란한 상기 제 2 광차단 패턴에 연결되며, 상기 제 2 광차단 패턴은 그 하부의 게이트라인의 일부와 중첩되는 것을 특징으로 한다.
- [0023] 상기 다수개의 화소전극은 그 일단이 상기 게이트라인과 나란한 상기 제 3 광차단 패턴에 연결되며, 이러한 제 3 광차단 패턴은 그 하부의 상기 공통라인의 일부와 중첩되는 것을 특징으로 한다.
- [0024] 상기 상부 층은 저반사, 저투과와 재료, 일 예로 세라믹(ceramic), 금속 산화물(metal oxide) 또는 반도체 물질로 형성하는 것을 특징으로 한다.
- [0025] 상기 하부 층은 저투과, 저저항의 재료, 일 예로 구리, 알루미늄, 니켈, 티타늄, 몰리브덴이나 이들의 합금으로 형성하는 것을 특징으로 한다.

발명의 효과

- [0026] 상술한 바와 같이, 본 발명에 따른 액정표시장치 및 그 제조방법은 고화질, 고성능 디스플레이를 위한 COT 구조의 액정표시장치에 있어, 저반사 특성을 가진 상부 층과 저투과, 고전도 특성을 가진 하부 층의 이중층 구조로 광차단 패턴을 형성하여 블랙매트릭스를 대체함으로써 화질 및 시감 이슈를 해결할 수 있는 효과를 제공한다.
- [0027] 이러한 이중층 구조의 광차단 패턴은 기존의 저저항 전극과 비슷한 전기적 특성뿐만 아니라 저반사, 저투과 특성을 동시에 가지는 한편, 이중층만으로 구현 가능하여 3중층 이상의 다중층이나 두꺼운 두께로 형성하여야 하는 제약에서 벗어날 수 있는 특징을 가진다. 또한, 상기 이중층 구조의 광차단 패턴은 다중층 전극에 비해 비용 및 공정측면에서 유리한 이점을 가진다.

도면의 간단한 설명

- [0028] 도 1은 일반적인 액정표시장치의 단면 구조를 개략적으로 나타내는 도면.
- 도 2는 본 발명의 실시예에 따른 액정표시장치의 단면 구조를 개략적으로 나타내는 도면.
- 도 3은 본 발명의 실시예에 따른 액정표시장치의 어레이 기판 일부를 개략적으로 나타내는 평면도.
- 도 4는 상기 도 3에 도시된 본 발명의 실시예에 따른 어레이 기판의 A-A' 선에 따른 단면을 개략적으로 나타내는 도면.
- 도 5는 본 발명의 실시예에 따른 액정표시장치에 있어, 광차단 패턴의 이중층 구조를 예시적으로 나타내는 도면.
- 도 6a 내지 도 6f는 상기 도 3에 도시된 본 발명의 실시예에 따른 어레이 기판의 제조공정을 순차적으로 나타내는 평면도.
- 도 7a 내지 도 7f는 상기 도 4에 도시된 본 발명의 실시예에 따른 어레이 기판의 제조공정을 순차적으로 나타내는 단면도.
- 도 8은 본 발명의 실시예에 따른 액정표시장치를 영상패널로 사용한 입체영상표시장치의 구조를 예시적으로 나타내는 도면.

발명을 실시하기 위한 구체적인 내용

- [0029] 이하, 첨부한 도면을 참조하여 본 발명에 따른 액정표시장치 및 그 제조방법의 바람직한 실시예를 본 발명이 속하는 기술분야에서 통상의 지식을 가진 자가 용이하게 실시할 수 있도록 상세히 설명한다.
- [0030] 본 발명의 이점 및 특징, 그리고 그것들을 달성하는 방법은 첨부되는 도면과 함께 상세하게 후술되어 있는 실시예들을 참조하면 명확해질 것이다. 그러나, 본 발명은 이하에서 개시되는 실시예들에 한정되는 것이 아니라 서로 다른 다양한 형태로 구현될 것이며, 단지 본 실시예들은 본 발명의 개시가 완전하도록 하며, 본 발명이 속하는 기술분야에서 통상의 지식을 가진 자에게 발명의 범주를 완전하게 알려주기 위해 제공되는 것이며, 본 발명은 청구항의 범주에 의해 정의될 뿐이다. 명세서 전체에 걸쳐 동일 참조 부호는 동일 구성요소를 지칭한다.
- [0031] 도 2는 본 발명의 실시예에 따른 액정표시장치의 단면 구조를 개략적으로 나타내는 도면으로써, 설명의 편의를

위해 데이터라인 영역의 단면 구조 일부를 예를 들어 나타내고 있다.

- [0032] 그리고, 도 3은 본 발명의 실시예에 따른 액정표시장치의 어레이 기관 일부를 개략적으로 나타내는 평면도로써, 횡전계방식(In Plane Switching; IPS) 액정표시장치의 일부 구성을 예를 들어 나타내고 있다. 다만, 본 발명이 상기 횡전계방식 액정표시장치에 한정되는 것은 아니다.
- [0033] 이때, 실제의 액정표시장치에서는 N개의 게이트라인과 M개의 데이터라인이 교차하여 MxN개의 화소가 존재하지만 설명을 간단하게 하기 위해 도면에는 하나의 화소를 예를 들어 나타내고 있다.
- [0034] 도 4는 상기 도 3에 도시된 본 발명의 실시예에 따른 어레이 기관의 A-A'선에 따른 단면을 개략적으로 나타내는 도면이다.
- [0035] 이때, 상기 도 3 및 도 4에 도시된 바와 같이, 공통전극과 화소전극이 꺾임 구조를 가지는 경우에는 액정분자가 2방향으로 배열되어 2-도메인(domain)을 형성함으로써 모노-도메인에 비해 시야각이 더욱 향상된다. 다만, 본 발명이 상기 2-도메인 구조의 횡전계방식 액정표시장치에 한정되는 것은 아니며 본 발명은 2-도메인 이상의 멀티-도메인(multi-domain) 구조의 횡전계방식 액정표시장치에 적용 가능하다. 또한, 본 발명의 공통전극과 화소전극은 이와 같은 꺾임 구조를 가지지 않을 수도 있다.
- [0036] 상기 도 2 내지 도 4를 참조하면, 본 발명의 실시예에 따른 액정표시장치는 2장의 유리기관(105, 110)들과 컬럼 스페이서(140)를 통해 셀갭을 유지한 상태에서 이들 사이에 형성된 액정층(미도시)으로 구성될 수 있다.
- [0037] 이때, 본 발명의 실시예에 따른 하부 어레이 기관(110)은 박막 트랜지스터와 함께 컬러필터(107)가 형성된 컬러필터 온 박막 트랜지스터(Color Filter on TFT; COT) 구조로 이루어지며, 화소영역의 좌우 경계 및 화소영역의 상하 경계에 광차단 패턴(102, 109, 119)이 형성되는 것을 특징으로 한다.
- [0038] 이때, 상기 어레이 기관(110)에는 종횡으로 배열되어 화소영역을 정의하는 게이트라인(116)과 데이터라인(117)이 형성되어 있다. 즉, 상기 게이트라인(116)은 게이트 드라이버(미도시)로부터의 스캔 신호를, 데이터라인(117)은 데이터 드라이버(미도시)로부터의 비디오 신호를 공급한다. 이러한 게이트라인(116)과 데이터라인(117)은 제 1 절연막(115a)을 사이에 두고 교차하여 화소영역을 정의한다.
- [0039] 또한, 상기 게이트라인(116)과 데이터라인(117)의 교차영역에는 스위칭소자인 박막 트랜지스터가 형성되어 있으며, 상기 화소영역 내에는 수평전계를 발생시켜 액정분자를 구동시키는 다수의 공통전극(108)과 화소전극(118)이 교대로 형성되어 있다.
- [0040] 상기 박막 트랜지스터는 게이트라인(116)의 스캔 신호에 응답하여 데이터라인(117) 상의 비디오 신호가 화소전극(118)에 충전되어 유지되게 한다. 이를 위하여, 상기 박막 트랜지스터는 상기 게이트라인(116)에 연결된 게이트전극(121), 상기 데이터라인(117)에 연결된 소오스전극(122) 및 상기 화소전극(118)에 전기적으로 접속된 드레인전극(123)으로 구성되어 있다. 또한, 상기 박막 트랜지스터는 이러한 구성요소들 사이의 절연을 위한 다수의 절연막(115a, 115b, 115c) 및 상기 게이트전극(121)에 공급되는 게이트 전압에 의해 상기 소오스전극(122)과 드레인전극(123) 간에 전도채널(conductive channel)을 형성하는 액티브층(124)을 포함한다.
- [0041] 이때, 전술한 바와 같이 본 발명의 실시예는 상기 공통전극(108), 화소전극(118) 및 데이터라인(117)을 꺾임 구조로 형성하여 액정분자의 구동방향이 대칭성을 가지는 멀티-도메인 구조를 형성함으로써, 액정의 복굴절(birefringence) 특성에 의한 이상 광을 서로 상쇄시켜 색전이(color shift) 현상을 최소화할 수 있다. 즉, 액정분자의 복굴절 특성에 의해 액정분자를 바라보는 시야에 따라서 색전이가 발생하게 되는데, 특히 액정분자의 단축방향으로는 옐로우 쉬프트(yellow shift)가 관찰되고, 장축방향으로는 블루 쉬프트(blue shift)가 관찰되게 된다. 따라서, 상기 액정분자의 단축과 장축이 적절하게 배치되는 경우 복굴절 값을 보상하여 색전이를 감소시킬 수 있게 된다.
- [0042] 이러한 공통전극(108)은 저반사 특성을 가진 상부 공통전극(108a)과 저투과, 고전도 특성을 가진 하부 공통전극(108b)의 이중층 구조로 형성될 수 있다. 상기 다수개의 공통전극(108) 및 상기 데이터라인(117) 상부에 형성된 제 1 광차단 패턴(102)은 그 일단이 상기 게이트라인(116)과 나란한 제 2 광차단 패턴(109)에 연결되며, 상기 제 2 광차단 패턴(109)은 그 하부의 게이트라인(116)의 일부와 중첩되어 있다. 이때, 상기 제 2 광차단 패턴(109)은 제 2 콘택홀(140b)을 통해 노출된 공통라인(1081)과 전기적으로 접속된다.
- [0043] 상기 화소전극(118)은 상기 공통전극(108)과 동일 평면상에 동일 재질로 형성될 수 있다. 즉, 상기 화소전극(118)은 저반사 특성을 가진 상부 화소전극(118a)과 저투과, 고전도 특성을 가진 하부 화소전극(118b)의 이중층 구조로 형성될 수 있다. 상기 다수개의 화소전극(118)은 그 일단이 상기 게이트라인(116)과 나란한 제 3 광차단

패턴(119)에 연결되며, 이러한 제 3 광차단 패턴(119)은 그 하부의 상기 공통라인(1081)의 일부와 중첩되어 있다. 이때, 상기 제 3 광차단 패턴(119)은 제 1 콘택홀(140a)을 통해 노출된 박막 트랜지스터의 드레인전극(123)과 전기적으로 접속된다.

[0044] 전술한 바와 같이 본 발명의 실시예는 어레이공정 중에 상기 게이트전극(121)과 게이트라인(116)을 패터닝하는 마스크를 통해 상기 게이트라인(116)과 나란한 방향으로 저항이 낮은 물질인 몰리브덴(molybdenum; Mo)이나 몰리브덴 합금으로 상기 공통라인(1081)을 형성하는 한편, 상기 제 2 콘택홀(140b)을 통해 공통전극(108)과 전기적으로 접속시킴으로써 상기 공통전극(108)의 로드를 줄일 수 있게 된다. 이에 따라 화상의 크로스토크를 감소시킬 수 있게 된다.

[0045] 이때, 상기 제 2 콘택홀(140b)은 화소마다 하나씩 형성되어 있으나, 본 발명이 이에 한정되는 것은 아니며, 상기 제 2 콘택홀(140b)의 형성 위치 및 그 개수는 자유롭게 선택할 수 있다.

[0046] 상기 공통전극(108)은 상기 공통라인(1081)을 통해 액정 구동을 위한 기준 전압, 즉 공통 전압이 공급된다. 이에 따라, 화소 전압 신호가 공급된 화소전극(118)과 공통 전압이 공급된 공통전극(108) 사이에는 수평전계를 형성한다. 이 수평전계에 의해 어레이 기판(110)과 상부 기판(105) 사이에서 수평 방향으로 배열된 액정 분자들이 유전 이방성에 의해 회전하게 된다. 그리고, 액정 분자들의 회전 정도에 따라 화소 영역을 투과하는 광투과율이 달라지게 됨으로써 화상을 구현하게 된다.

[0047] 한편, 본 발명의 실시예의 경우 상기 컬러필터(107)는 COT 구조가 되도록 박막 트랜지스터와 동일한 어레이 기판(110) 상에 형성된다.

[0048] 일 예로, 이러한 컬러필터(107)는 적색 컬러필터, 녹색 컬러필터 및 청색 컬러필터가 게이트라인(116)의 길이방향에 따라 순서대로 반복되는 반면에 데이터라인(117)의 길이방향에 따라 동일하게 반복될 수 있다. 이러한 적색 컬러필터, 녹색 컬러필터 및 청색 컬러필터는 하나의 단위 화소를 형성하고, 하나의 단위 화소는 상기 적색 컬러필터, 녹색 컬러필터 및 청색 컬러필터를 투과하여 방출되는 컬러 광을 통해 소정의 컬러 영상을 표시하게 된다.

[0049] 이와 같이 구성되는 본 발명의 실시예에 따른 액정표시장치는 블랙매트릭스를 제거함에 따라 화소영역의 좌우 경계 및 상하 경계에 불투명 도전물질로 상기의 광차단 패턴(102, 109, 119)을 형성하는 것을 특징으로 한다.

[0050] 상기 제 1 광차단 패턴(102)은 데이터라인(117) 상부에 상기 데이터라인(117)을 덮도록 형성되어 인접한 화소간의 색 간섭을 방지한다.

[0051] 상기 제 2 광차단 패턴(109) 및 제 3 광차단 패턴(119)은 상기 화소영역의 상하 경계에 상기 게이트라인(116)과 나란한 방향으로 각각 상기 게이트라인(116) 및 공통라인(1081) 상부에 형성되게 되며, 이러한 제 2, 제 3 광차단 패턴(109, 119)은 인접한 화소의 제 2, 제 3 광차단 패턴(109, 119)과 이격되도록 형성되거나 연결되도록 형성된다.

[0052] 이때, 상기 광차단 패턴(102, 109, 119)은 상기 어레이 기판(110)에 공통전극(108) 및 화소전극(118)을 형성할 때 상기 공통전극(108) 및 화소전극(118)과 동일하게 저반사 특성을 가진 상부 층과 저투과, 고전도 특성을 가진 하부 층의 이중층 구조로 형성될 수 있다. 즉, 상기 제 1 광차단 패턴(102)은 저반사 특성을 가진 상부 제 1 광차단 패턴(102a)과 저투과, 고전도 특성을 가진 하부 제 1 광차단 패턴(102b)의 이중층 구조로 형성될 수 있으며, 상기 제 2 광차단 패턴(109)은 저반사 특성을 가진 상부 제 2 광차단 패턴(109a)과 저투과, 고전도 특성을 가진 하부 제 2 광차단 패턴(109b)의 이중층 구조로 형성될 있다. 또한, 상기 제 3 광차단 패턴(119)은 저반사 특성을 가진 상부 제 3 광차단 패턴(119a)과 저투과, 고전도 특성을 가진 하부 제 3 광차단 패턴(119b)의 이중층 구조로 형성될 있다.

[0053] 참고로, 기존의 배선 전극으로는 구리, 알루미늄, 몰리브덴, 몰리브덴 합금 등 불투명 전극과 인듐-틴-옥사이드(Indium Tin Oxide; ITO)와 같은 투명 전극이 주로 사용되어 왔다. 일반적인 블랙매트릭스를 적용한 모델에서는 상기 블랙매트릭스가 차단막의 역할을 하기 때문에 전극의 광학적 특성에 대한 이슈가 없었다.

[0054] 그러나, 디스플레이 제품이 발전함에 있어서 고성능, 고화질에 대한 요구와 더불어 저비용을 통한 가격 경쟁력 강하가 필수적으로 요구되고 있다. 이러한 노력의 일환으로 재료, 공정 개발 및 설계 개선 등 여러 측면에서 많은 노력이 이루어지고 있다. 고성능, 고화질 디스플레이 제품 개발에서 투과율 향상을 통한 디스플레이 제품의 휘도 향상 및 백라이트 효율성을 개선을 위해 블랙매트릭스를 제거한 모델(black matrix less model)이 개발되고 있다.

- [0055] 하지만, 이러한 블랙매트릭스를 제거한 모델에서는 전극이 드러나는 영역이 많아져 고전도 특성을 가진 전극의 높은 반사율이 화질 및 시감에 영향을 줄 수 있다. 즉, 상기의 불투명 전극은 기본적으로 광택을 가지며 반사율이 높은 특성을 보이고 있으며, 상기 투명 전극의 경우에는 반사율은 낮으나 높은 투과율로 인해 대비비(contrast ratio) 측면에서 적용이 불가능하다.
- [0056] 이러한 측면에서 화질 개선 및 제품 시감을 높이기 위해서 저반사, 저투과와 우수한 광학적 특성과 전극으로서의 고전도 특성을 가진 전극 재료의 개발이 필요하다. 또한, 이를 공통전극 및 화소전극으로 적용하기 위해서는 600Å 이하의 두께가 필요한데, 이러한 두께에서 단일 재료로 저반사, 저투과 및 고전도 특성을 만족시키기는 어렵다.
- [0057] 이에 본 발명은 블랙매트릭스의 역할을 대신하는 상기 광차단 패턴(102, 109, 119)을 전술한 바와 같이 이중층 구조로 형성하는데, 이때 상부 전극은 전체적인 반사율 특성에 기여하므로 저반사, 저투과의 재료를 적용하며, 하부 전극은 전체적인 투과율과 전도성에 기여하므로 저투과, 저저항의 재료를 적용한다.
- [0058] 즉, 상기 상부 전극은 전극의 반사율에 직접적으로 기여하므로 저반사 특성이 필요한 동시에 하부 전극의 반사를 저감하기 위해서 낮은 투과율 특성이 필요하다. 또한, 상기 하부 전극은 전극의 전체적인 투과율과 전도성에 직접적으로 기여하므로 저투과, 고전도 특성을 가진 금속 계열 재료를 적용할 수 있는데, 상부 전극에서 투과된 빛의 반사를 고려해서 반사율이 낮다면 전체 반사율이 저하되게 된다.
- [0059] 도 5는 본 발명의 실시예에 따른 액정표시장치에 있어, 광차단 패턴의 이중층 구조를 예시적으로 나타내는 도면이다.
- [0060] 상기 도 5를 참조하면, 본 발명의 실시예에 따른 광차단 패턴을 구성하는 이중층 구조의 전극(120)은 저반사 특성을 가진 상부 층(120a)과 저투과, 고전도 특성을 가진 하부 층(120b)의 이중층 구조로 형성되는 것을 특징으로 한다.
- [0061] 이때, 도시된 화살표 ①은 외부로부터 상부 층(120a)에 입사되는 광의 경로를 개략적으로 나타내고 있으며, 화살표 ②는 내부에서 하부 층(120b)으로 입사되는 광의 경로를 개략적으로 나타내고 있다.
- [0062] 상기 상부 전극(120a)은 전체적인 반사율 특성에 기여하므로 저반사, 저투과의 재료, 일 예로 세라믹(ceramic), 금속 산화물(metal oxide) 또는 반도체 물질을 적용할 수 있다. 또한, 상기 하부 전극(120b)은 전체적인 투과율과 전도성에 기여하므로 저투과, 저저항의 재료, 일 예로 구리, 알루미늄, 니켈, 티타늄, 몰리브덴이나 이들의 합금을 적용할 수 있다.
- [0063] 이러한 이중층 구조의 전극(120)은 기존의 저저항 전극과 비슷한 전기적 특성뿐만 아니라 저반사, 저투과 특성을 동시에 가지는 한편, 이중층만으로 구현 가능하여 3중층 이상의 다중층이나 두꺼운 두께로 형성하여야 하는 제약에서 벗어날 수 있는 특징을 가진다. 또한, 상기 이중층 구조의 전극(120)은 다중층 구조의 전극에 비해 비용 및 공정측면에서 유리한 이점을 가진다.
- [0064] 일 예로, 이러한 상부 전극(120a) 자체의 면저항, 투과율 및 반사율은 각각 1419.28ohm/sq., 58.48% 및 11.31%이고, 하부 전극(120b) 자체의 면저항, 투과율 및 반사율은 각각 46.6ohm/sq., 12.11% 및 42.97%일 때, 상기 상부 전극(120a)과 하부 전극(120b)으로 이루어진 이중층 구조의 전극(120)의 면저항, 투과율 및 반사율은 각각 38.80ohm/sq., 7.76% 및 32.55%로 측정되었다. 이때, 상기 상부 전극(120a)과 하부 전극(120b) 및 이중층 구조의 전극(120)의 두께는 각각 250Å, 300Å 및 550Å이다.
- [0065] 이하, 본 발명의 실시예에 따른 액정표시장치의 제조방법을 도면을 참조하여 상세히 설명한다.
- [0066] 도 6a 내지 도 6f는 상기 도 3에 도시된 본 발명의 실시예에 따른 어레이 기판의 제조공정을 순차적으로 나타내는 평면도이다.
- [0067] 그리고, 도 7a 내지 도 7f는 상기 도 4에 도시된 본 발명의 실시예에 따른 어레이 기판의 제조공정을 순차적으로 나타내는 단면도이다.
- [0068] 도 6a 및 도 6a에 도시된 바와 같이, 유리와 같은 투명한 절연물질로 이루어진 어레이 기판(110)에 게이트전극(121)과 게이트라인(116) 및 공통라인(1081)을 형성한다.
- [0069] 이때, 상기 게이트전극(121)과 게이트라인(116) 및 공통라인(1081)은 제 1 도전막을 상기 어레이 기판(110) 전면에 증착한 후 포토리소그래피공정을 통해 선택적으로 패터닝하여 형성하게 된다.

- [0070] 여기서, 상기 제 1 도전막은 알루미늄(aluminium; Al), 알루미늄 합금(Al alloy), 텅스텐(tungsten; W), 구리(copper; Cu), 크롬(chromium; Cr), 몰리브덴(molybdenum; Mo) 및 MoTi의 몰리브덴 합금 등과 같은 저저항 불투명 도전물질로 형성할 수 있다. 또한, 상기 제 1 도전막은 상기 저저항 도전물질이 2가지 이상 적층된 다층구조로 형성할 수 있다.
- [0071] 이때, 상기 공통라인(1081)은 상기 게이트라인(116)의 상측이나 하측에 인접하여 형성할 수 있으며, 상기 게이트라인(116)에 대해 실질적으로 평행한 방향으로 형성할 수 있다. 다만, 본 발명이 이에 한정되는 것은 아니다.
- [0072] 다음으로, 도 6b 및 도 7b에 도시된 바와 같이, 상기 게이트전극(121)과 게이트라인(116) 및 공통라인(1081)이 형성된 어레이 기판(110) 전면에 제 1 절연막(115a)과 비정질 실리콘 박막 및 n+ 비정질 실리콘 박막을 형성한다.
- [0073] 이후, 포토리소그래피공정을 통해 상기 비정질 실리콘 박막과 n+ 비정질 실리콘 박막을 선택적으로 제거함으로써 상기 어레이 기판(110)의 게이트전극(121) 상부에 상기 비정질 실리콘 박막으로 이루어진 액티브층(124)을 형성한다.
- [0074] 이때, 상기 액티브층 위에는 상기 n+ 비정질 실리콘 박막으로 이루어지며, 상기 액티브층과 실질적으로 동일한 형태로 패터닝된 n+ 비정질 실리콘 박막패턴(미도시)이 형성되게 된다.
- [0075] 다음으로, 도 6c 및 도 7c에 도시된 바와 같이, 상기 액티브층(124)과 n+ 비정질 실리콘 박막패턴이 형성된 어레이 기판(110) 전면에 제 2 도전막을 형성한다.
- [0076] 이때, 상기 제 2 도전막은 소오스전극과 드레인전극 및 데이터라인을 형성하기 위해 알루미늄, 알루미늄 합금, 텅스텐, 구리, 크롬, 몰리브덴 및 MoTi의 몰리브덴 합금 등과 같은 저저항 불투명 도전물질로 형성할 수 있다. 또한, 상기 제 2 도전막은 상기 저저항 도전물질이 2가지 이상 적층된 다층구조로 형성할 수 있다.
- [0077] 이후, 포토리소그래피공정을 통해 상기 n+ 비정질 실리콘 박막 및 제 2 도전막을 선택적으로 제거함으로써 상기 액티브층 위에 상기 제 2 도전막으로 이루어진 소오스전극(122)과 드레인전극(123)을 형성한다.
- [0078] 또한, 상기 포토리소그래피공정을 통해 상기 어레이 기판(110)에 상기 게이트라인(116)과 함께 화소영역을 정의하는 데이터라인(117)을 형성하게 된다.
- [0079] 이때, 상기 액티브층(124) 위에는 상기 n+ 비정질 실리콘 박막으로 이루어지며, 상기 액티브층의 소오스/드레인 영역과 상기 소오스/드레인전극(122, 123) 사이를 오믹-콘택시키는 오믹-콘택층(미도시)이 형성되게 된다.
- [0080] 상기 데이터라인(117)은 후에 형성될 공통전극 및 화소전극과 함께 꺾임 구조로 형성할 수 있으며, 이 경우 액정분자의 구동방향이 대칭성을 가지는 멀티-도메인 구조를 형성하게 된다.
- [0081] 이때, 본 발명의 실시예는 상기 액티브층(124)과 오믹-콘택층 및 데이터 배선, 즉 상기 소오스전극(122)과 드레인전극(123) 및 데이터라인(117)을 2번의 마스크공정을 통해 개별적으로 형성한 경우를 예를 들고 있으나, 본 발명이 이에 한정되는 것은 아니다. 상기 액티브층과 오믹-콘택층 및 데이터 배선은 하프-톤 마스크(half tone mask) 또는 회절마스크를 이용하여 한번의 마스크공정으로 형성할 수도 있다.
- [0082] 다음으로, 도 6d 및 도 7d에 도시된 바와 같이, 상기 어레이 기판(110) 전면에 제 2 절연막(115b)을 형성한다.
- [0083] 이때, 상기 제 2 절연막(115b)은 실리콘질화막(SiNx), 실리콘산화막(SiO₂)과 같은 무기절연막으로 형성하거나 포토 아크릴과 같은 유기절연막으로 형성할 수 있다.
- [0084] 그리고, 상기 제 2 절연막(115b)이 형성된 어레이 기판(110)의 화소영역 내에 적색, 녹색 및 청색의 컬러필터(107)를 형성한다.
- [0085] 일 예로, 상기 제 2 절연막(115b)이 형성된 어레이 기판(110) 전면에 적색 컬러안료를 도포한 다음, 포토리소그래피공정으로 패터닝하여 적색 서브-화소 내에 적색 컬러필터를 형성한다. 다음으로, 상기 적색 컬러필터(107a)와 적색 컬러층이 형성된 어레이 기판(110) 전면에 녹색 컬러안료를 도포한 다음, 포토리소그래피공정으로 패터닝하여 녹색 서브-화소 내에 녹색 컬러필터를 형성한다. 그리고, 상기 녹색 컬러필터가 형성된 어레이 기판(110) 전면에 청색 컬러안료를 도포한 다음, 포토리소그래피공정으로 패터닝하여 청색 서브-화소 내에 청색 컬러필터를 형성한다. 다만, 본 발명이 이러한 컬러필터(107)의 형성순서에 한정되는 것은 아니다.
- [0086] 다음으로, 도 6e 및 도 7e에 도시된 바와 같이, 상기 컬러필터(107)가 형성된 어레이 기판(110) 전면에 제 3 절

연막(115c)을 형성한다.

- [0087] 이후, 포토리소그래피공정을 통해 상기 제 1, 제 2, 제 3 절연막(115a, 115b, 115c)을 선택적으로 제거함으로써 상기 드레인전극(123) 및 공통라인(1081)의 일부를 각각 노출시키는 제 1 콘택홀(140a) 및 제 2 콘택홀(140b)을 형성한다.
- [0088] 이때, 전술한 바와 같이 상기 제 2 콘택홀(140b)은 하나의 화소마다 형성할 수 있으나, 본 발명이 이에 한정되는 것은 아니며, 상기 제 2 콘택홀(140b)의 형성 위치 및 그 개수는 자유롭게 선택할 수 있다.
- [0089] 다음으로, 도 6f 및 도 7f에 도시된 바와 같이, 상기 제 3 절연막(115c)이 형성된 어레이 기관(110) 전면에서 제 3 도전막과 제 4 도전막을 형성한다.
- [0090] 상기 제 3 도전막과 제 4 도전막은 전술한 바와 같이 이중층 구조의 공통전극과 화소전극 및 광차단 패턴을 형성하게 되는데, 상부 전극을 구성하는 상기 제 3 도전막은 전체적인 반사율 특성에 기여하므로 저반사, 저투과율의 재료, 일 예로 세라믹, 금속 산화물 또는 반도체 물질을 적용할 수 있다. 또한, 하부 전극을 구성하는 상기 제 4 도전막은 전체적인 투과율과 전도성에 기여하므로 저투과, 저저항의 재료, 일 예로 구리, 알루미늄, 니켈, 티타늄, 몰리브덴이나 이들의 합금을 적용할 수 있다.
- [0091] 이후, 포토리소그래피공정을 통해 상기 제 3 도전막과 제 4 도전막을 선택적으로 제거함으로써 상기 화소영역 내에 상기 제 3 도전막과 제 4 도전막으로 이루어진 다수의 공통전극(108)과 화소전극(118)을 형성한다.
- [0092] 이때, 상기 포토리소그래피공정을 통해 상기 제 3 도전막과 제 4 도전막을 선택적으로 제거하여 상기 데이터라인(117)을 덮도록 상기 화소영역의 좌우 경계에 제 1 광차단 패턴(102)을 형성하는 한편, 상기 화소영역의 상하 경계에 상기 게이트라인(116)과 나란한 방향으로 제 2, 제 3 광차단 패턴(109, 119)을 형성한다.
- [0093] 전술한 바와 같이 상기 공통전극(108)은 저반사 특성을 가진 상부 공통전극(108a)과 저투과, 고전도 특성을 가진 하부 공통전극(108b)의 이중층 구조로 형성될 수 있다. 상기 다수개의 공통전극(108) 및 상기 데이터라인(117) 상부에 형성된 상기 제 1 광차단 패턴(102)은 그 일단이 상기 게이트라인(116)과 나란한 상기 제 2 광차단 패턴(109)에 연결되며, 상기 제 2 광차단 패턴(109)은 그 하부의 게이트라인(116)의 일부와 중첩되어 있다. 이때, 상기 제 2 광차단 패턴(109)은 상기 제 2 콘택홀(140b)을 통해 노출된 공통라인(1081)과 전기적으로 접속된다.
- [0094] 상기 화소전극(118)은 상기 공통전극(108)과 동일 평면상에 동일 재질로 형성될 수 있다. 즉, 상기 화소전극(118)은 저반사 특성을 가진 상부 화소전극(118a)과 저투과, 고전도 특성을 가진 하부 화소전극(118b)의 이중층 구조로 형성될 수 있다. 상기 다수개의 화소전극(118)은 그 일단이 상기 게이트라인(116)과 나란한 상기 제 3 광차단 패턴(119)에 연결되며, 이러한 제 3 광차단 패턴(119)은 그 하부의 상기 공통라인(1081)의 일부와 중첩되어 있다. 이때, 상기 제 3 광차단 패턴(119)은 상기 제 1 콘택홀(140a)을 통해 노출된 박막 트랜지스터의 드레인전극(123)과 전기적으로 접속된다.
- [0095] 그리고, 상기 제 1 광차단 패턴(102), 제 2 광차단 패턴(109) 및 제 3 광차단 패턴(119)은 상기 공통전극(108) 및 화소전극(118)과 동일하게 저반사 특성을 가진 상부 층과 저투과, 고전도 특성을 가진 하부 층의 이중층 구조로 형성될 수 있다. 즉, 상기 제 1 광차단 패턴(102)은 저반사 특성을 가진 상부 제 1 광차단 패턴(102a)과 저투과, 고전도 특성을 가진 하부 제 1 광차단 패턴(102b)의 이중층 구조로 형성될 수 있으며, 상기 제 2 광차단 패턴(109)은 저반사 특성을 가진 상부 제 2 광차단 패턴(109a)과 저투과, 고전도 특성을 가진 하부 제 2 광차단 패턴(109b)의 이중층 구조로 형성될 수 있다. 또한, 상기 제 3 광차단 패턴(119)은 저반사 특성을 가진 상부 제 3 광차단 패턴(119a)과 저투과, 고전도 특성을 가진 하부 제 3 광차단 패턴(119b)의 이중층 구조로 형성될 수 있다.
- [0096] 이후, 도식하지 않았지만, 이와 같이 구성된 상기 어레이 기관(110)은 컬럼 스페이스에 의해 일정한 셀맵이 유지된 상태에서 화상표시 영역의 외곽에 형성된 실런트에 의해 상부 기관과 대향하여 합착되게 된다.
- [0097] 이와 같이 구성되는 본 발명의 실시예에 따른 액정표시장치는 편광안경방식 입체영상표시장치의 영상패널에 적용될 수 있는데, 이 경우 상기의 제 2, 제 3 광차단패턴은 블랙 스트라이프(black stripe)를 구성하여 편광안경방식 입체영상표시장치의 상하 시야각 문제를 해결하는 역할을 하게 된다.
- [0098] 도 8은 본 발명의 실시예에 따른 액정표시장치를 영상패널로 사용한 입체영상표시장치의 구조를 예시적으로 나타내는 도면이다.

- [0099] 우선, 3D 디스플레이(display)란 간단히 정의를 내리자면 "인위적으로 3D화면을 재생시켜 주는 시스템의 총체"라고 할 수 있다.
- [0100] 여기서, 시스템이란 3D로 보여질 수 있는 소프트웨어적인 기술과 그 소프트웨어적 기술로 만든 콘텐츠를 실제로 3D로 구현해내는 하드웨어를 동시에 포함한다. 소프트웨어 영역까지 포함시키는 이유는 3D 디스플레이 하드웨어의 경우 각각의 입체 구현방식마다 별도의 소프트웨어적 방식으로 구성된 콘텐츠가 따로 필요하기 때문이다.
- [0101] 또한, 가상 3D 디스플레이는 사람이 입체감을 느끼는 여러 요인 중 우리 눈이 가로방향으로 약 65mm 떨어져 있어서 나타나게 되는 양안시차(binocular disparity)를 이용하여 평면적인 디스플레이 하드웨어에서 말 그대로 가상적으로 입체감을 느낄 수 있게 하는 시스템의 총체이다. 다시 말해 우리의 눈은 양안시차 때문에 똑같은 사물을 바라보더라도 각각 약간은(정확히 말하면 좌우의 공간적 정보를 약간씩 나눠 가지고 있는) 다른 화상을 보게 되고, 이 두 화상이 망막을 통해 뇌로 전달되면 뇌는 이를 정확히 서로 융합시킴으로써 우리가 입체감을 느낄 수 있게 되는데, 그것을 이용하여 2D 디스플레이 장치에서 좌우 화상 2개를 동시에 표시하여 각각의 눈으로 보내는 설계를 통해 가상적인 입체감을 만들어 내는 것이 바로 가상 3D 디스플레이인 것이다.
- [0102] 이러한 가상 3D 디스플레이 하드웨어 장치에서 하나의 화면으로 2채널의 화상을 나타내기 위해서는 예를 들어, 하나의 화면에서 가로나 세로의 한쪽 방향으로 줄을 한 줄씩 바꿔가며 한 채널씩 출력하게 된다. 그렇게 동시에 2채널의 화상이 하나의 디스플레이 장치에서 출력되면 하드웨어적 구조상 무안경방식의 경우에는 오른쪽 화상은 그대로 오른쪽 눈으로 들어가고, 왼쪽 화상은 왼쪽 눈으로만 들어가게 된다. 또한, 안경을 착용하는 방식의 경우에는 각각의 방식에 맞는 특수한 안경을 통하여 오른쪽 화상은 왼쪽 눈이 볼 수 없게 가려주고, 왼쪽 화상은 오른쪽 눈이 볼 수 없게 각각 가려주는 방법을 사용한다.
- [0103] 이러한 입체영상의 표시방법으로는 크게 안경을 착용하는 방식과 안경을 착용하지 않는 무안경방식이 있다.
- [0104] 상기 안경을 착용하는 방식은 청색과 적색의 색안경을 좌우에 각각 쓰는 애너그리프(anaglyph)방식과 좌우 편광방향이 서로 다른 편광안경을 쓰는 편광안경방식 및 시간 분할된 화면을 주기적으로 반복시키고 이 주기에 동기를 맞추는 액정서터가 설치된 안경을 쓰는 액정서터방식 등이 있으며, 이 중에서 상기 편광안경방식은 2D로 구성된 2개의 영상에서 쉽게 3D 영상으로 구현할 수 있는 장점이 있다.
- [0105] 상기 도 8을 참조하면, 편광안경방식은 편광 현상을 이용하는 것으로 영상패널(100)의 전면에 패턴 리타더(200)를 배치하여 좌우 영상을 공간적으로 분리하는 방식이다.
- [0106] 상기 편광안경방식 입체영상표시장치의 패턴 리타더(200)는 좌우 영상이 서로 수직의 방향을 갖는 편광 상태를 구현할 수 있도록 위치에 따른 일정한 패턴이 형성되어 있는 필름을 의미한다.
- [0107] 예를 들어, 상기 패턴 리타더(200)는 유리로 된 기판을 구비하는데, 도면에는 자세히 도시하지 않았지만 그 위에는 정렬층 및 복굴절층이 형성된다. 상기 정렬층 및 복굴절층은 제 1 영역(200a)의 규칙적 패턴 및 제 2 영역(200b)의 규칙적 패턴을 구비한다. 상기 제 1 영역(200a) 및 제 2 영역(200b)은 상기 영상패널(100)의 영상 라인에 대응하여 서로 교대하는 스트립들로 형성되며, 각각의 영역(200a, 200b)은 같은 배향방향을 가진다. 이때, 상기 제 1 영역(200a)과 제 2 영역(200b)은 서로 다른 배향방향을 가지며, 예를 들어 각각 약 45° 와 135° 를 가질 수 있다.
- [0108] 상기 영상패널(100)은 액정표시장치(Liquid Crystal Display; LCD), 전계발광표시장치(Field Emission Display; FED), 플라즈마영상표시장치(Plasma Display Panel; PDP), 전기발광표시장치(Electroluminescent Display; EL) 중 하나로 구성될 수 있다. 그리고, 영상패널(100)을 액정표시장치로 구성하는 경우에는 상기 영상패널(100)과 패턴 리타더(200) 사이에, 예를 들어 수평방향의 광흡수축을 가지는 상부 편광판(111)을 배치한다. 또한, 도면에는 도시하지 않았지만, 상기 영상패널(100) 하부에는 백라이트 유닛이 배치되고, 상기 영상패널(100)과 백라이트 유닛 사이에 하부 편광판이 배치되게 된다.
- [0109] 상기 상부 편광판(111)은 영상패널(100)의 상부 유리기관 상에 부착되는 검광자(analyzer)로써 영상패널(100)의 액정층을 투과하여 입사되는 빛에서 특성 선편광만을 통과시킨다.
- [0110] 현재 널리 사용되는 것은 라인 별로 좌우 영상을 배치하는 방식이다. 즉, 도시된 바와 같이, 수직방향으로 홀수 라인에 L영상(L)을, 짝수 라인에 R영상(R)을 배치한다. 이렇게 영상패널(100)에 L, R영상(L, R)을 디스플레이하면, 시청자는 입체영상 시청용 안경(300)을 착용하여 L, R영상(L, R)을 분리하여 봄으로써 3D 영상을 즐길 수 있게 된다.
- [0111] 즉, 전술한 바와 같이 상기 패턴 리타더(200)는 라인 별로 교대로 배치된 제 1 영역(200a)의 규칙적 패턴들 및

제 2 영역(200b)의 규칙적 패턴들을 구비한다. 일 예로 상기 제 1 영역(200a)의 규칙적 패턴들 및 제 2 영역(200b)의 규칙적 패턴들은 상부 편광판(111)의 흡수축과 각각 (+)45° 및 (-)45° 를 이루도록 라인 별로 배치될 수 있다. 상기 제 1 영역(200a)의 규칙적 패턴들 및 제 2 영역(200b)의 규칙적 패턴들 각각은 복굴절 매질을 이용하여 광의 위상을 $\lambda/4$ 만큼 지연시킨다. 상기 제 1 영역(200a)의 규칙적 패턴의 광축과 상기 제 2 영역(200b)의 규칙적 패턴의 광축은 서로 직교한다. 따라서, 제 1 영역(200a)의 규칙적 패턴들은 영상패널(100)의 L영상(L)이 표시되는 라인과 대향하도록 배치되어 L영상(L)의 빛을 제 1 편광(원편광 또는 선편광)으로 변환한다. 또한, 제 2 영역(200b)의 규칙적 패턴들은 영상패널(100)의 R영상(R)이 표시되는 라인과 대향하도록 배치되어 R영상(R)의 빛을 제 2 편광(원편광 또는 선편광)으로 변환한다. 일 예로 상기 제 1 영역(200a)의 규칙적 패턴들은 좌-원편광(left-handed circularly polarization)을 투과하는 편광필터로 구현될 수 있고, 상기 제 2 영역(200b)의 규칙적 패턴들은 우-원편광(right-handed circularly polarization)을 투과하는 편광필터로 구현될 수 있다.

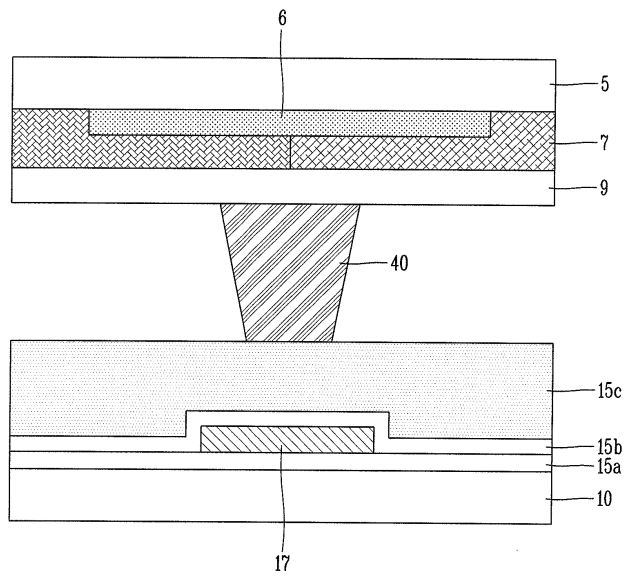
- [0112] 이때, 입체영상 시청용 안경(300)의 좌안용 렌즈에는 제 1 편광 성분만을 통과시키는 편광필름이 접착되고, 상기 입체영상 시청용 안경(300)의 우안용 렌즈에는 제 2 편광 성분만을 통과시키는 편광필름이 접착된다. 따라서, 상기 입체영상 시청용 안경(300)을 착용한 시청자는 좌안으로 L영상(L)만을 보게되고, 우안으로 R영상(R)을 보게되어 영상패널(100)에 표시된 영상을 입체영상으로 느끼게 된다.
- [0113] 이때, 도면에는 상기 편광안경방식으로 원편광방식을 예를 들어 나타내고 있으나, 본 발명이 이에 한정되는 것은 아니며, 상기 편광안경방식으로 선편광방식을 이용할 수도 있다.
- [0114] 이와 같이 구성되는 편광안경방식 입체영상표시장치는 상하 시야각 문제를 해결하기 위해 화소(P)의 상하 경계에 소정의 블랙 스트라이프(BS)를 형성하는 것을 특징으로 한다. 이때, 일 예로 상기 블랙 스트라이프(BS)는 상기 영상패널(100)의 하부 유리기판에 형성된 광차단 패턴을 이용할 수 있다.
- [0115] 즉, 라인 별로 좌우 영상을 다르게 배치하는 방식에 있어 상하로 이웃하는 L, R영상(L, R)은 상기 블랙 스트라이프(BS)에 의해 정확하게 L영상(L)과 R영상(R)으로 분리됨으로써 좌안에는 L영상(L)만이, 우안에는 R영상(R)만이 들어오게 된다.
- [0116] 본 발명의 실시예에는 액티브층으로 비정질 실리콘 박막을 이용한 비정질 실리콘 박막 트랜지스터를 예를 들어 설명하고 있으나, 본 발명이 이에 한정되는 것은 아니며 본 발명은 다결정 실리콘 박막을 이용한 다결정 실리콘 박막 트랜지스터나 산화물 반도체를 이용한 산화물 박막 트랜지스터 등에도 적용된다.
- [0117] 또한, 본 발명은 액정표시장치뿐만 아니라 박막 트랜지스터를 이용하여 제작하는 다른 표시장치, 예를 들면 구동 트랜지스터에 유기전계발광소자(Organic Light Emitting Diodes; OLED)가 연결된 유기전계발광 디스플레이장치에도 이용될 수 있다.
- [0118] 상기한 설명에 많은 사항이 구체적으로 기재되어 있으나 이것은 발명의 범위를 한정하는 것이라기보다 바람직한 실시예의 예시로서 해석되어야 한다. 따라서 발명은 설명된 실시예에 의하여 정할 것이 아니고 특허청구범위와 특허청구범위에 균등한 것에 의하여 정하여져야 한다.

부호의 설명

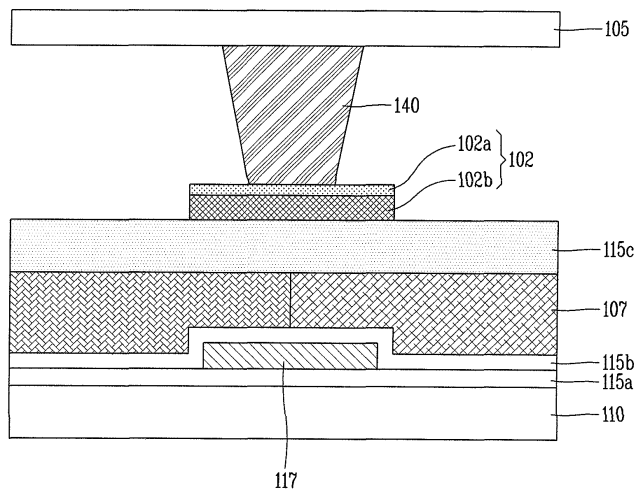
- [0119]
- | | |
|------------------------|------------------------------|
| 100 : 영상패널 | 102, 102a, 102b : 제 1 광차단 패턴 |
| 105 : 상부 기판 | 107 : 컬러필터 |
| 108, 108a, 108b : 공통전극 | 109, 109a, 109b : 제 2 광차단 패턴 |
| 110 : 어레이 기판 | 111 : 상부 편광판 |
| 116 : 게이트라인 | 117 : 데이터라인 |
| 118, 118a, 118b : 화소전극 | 119, 119a, 119b : 제 3 광차단 패턴 |
| 121 : 게이트전극 | 122 : 소오스전극 |
| 123 : 드레인전극 | 200 : 패턴 리타더 |

도면

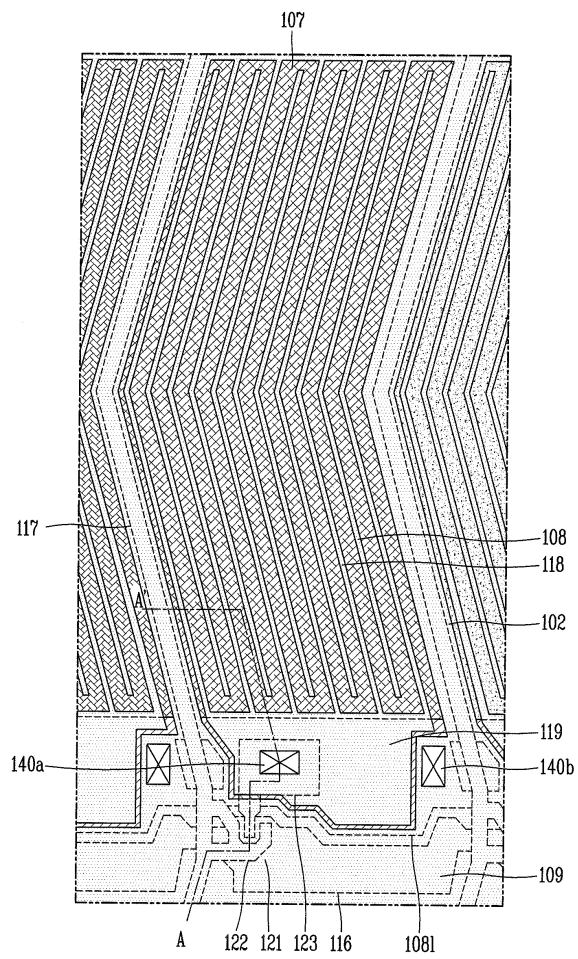
도면1



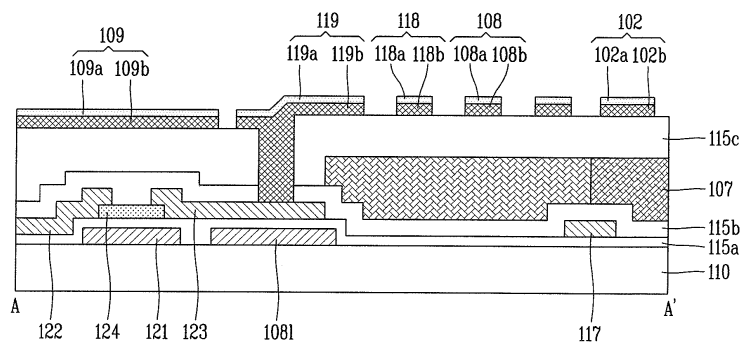
도면2



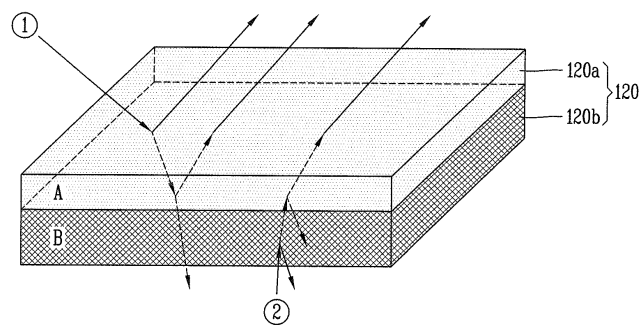
도면3



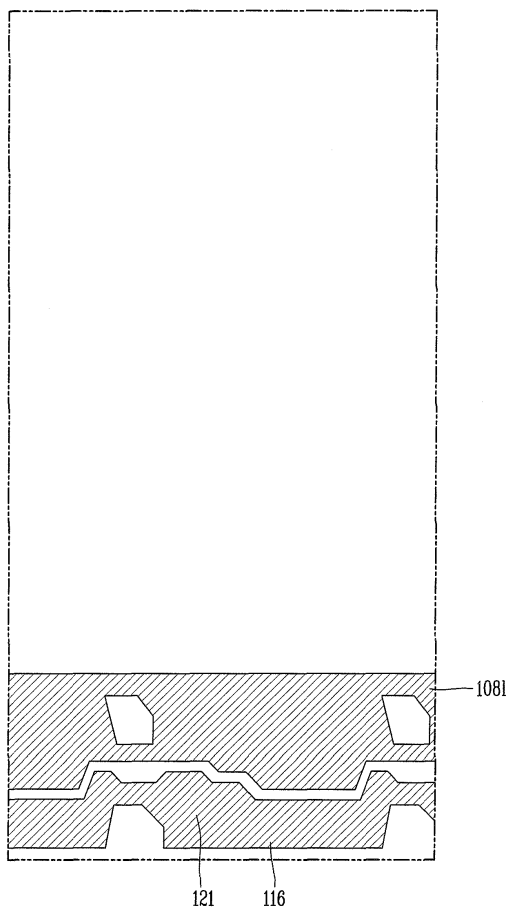
도면4



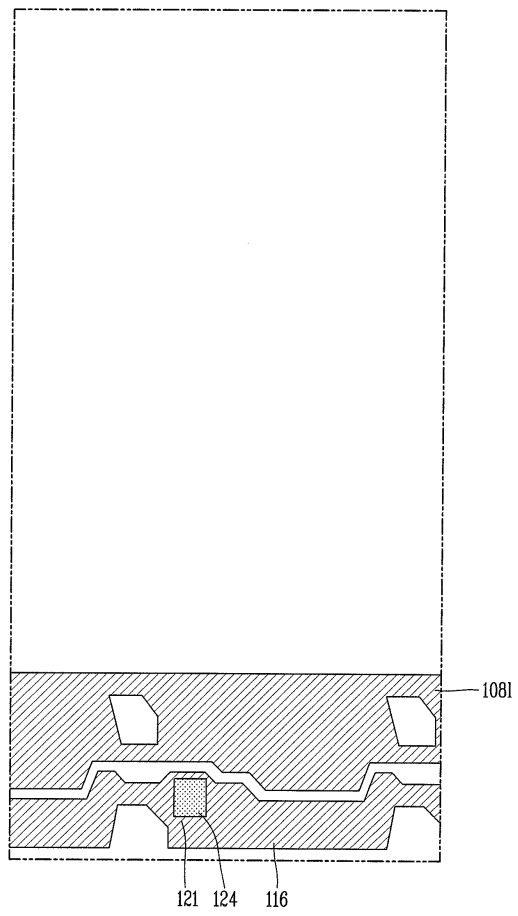
도면5



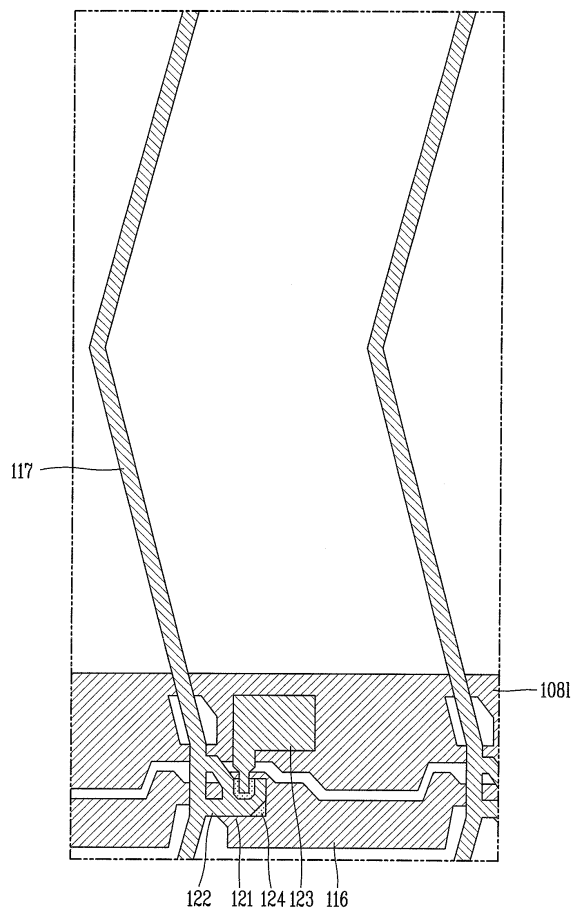
도면6a



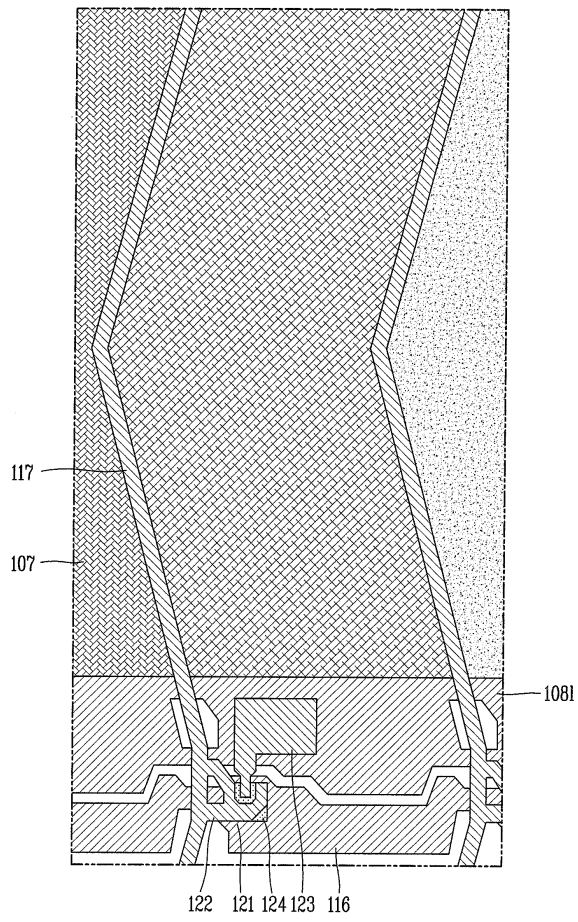
도면6b



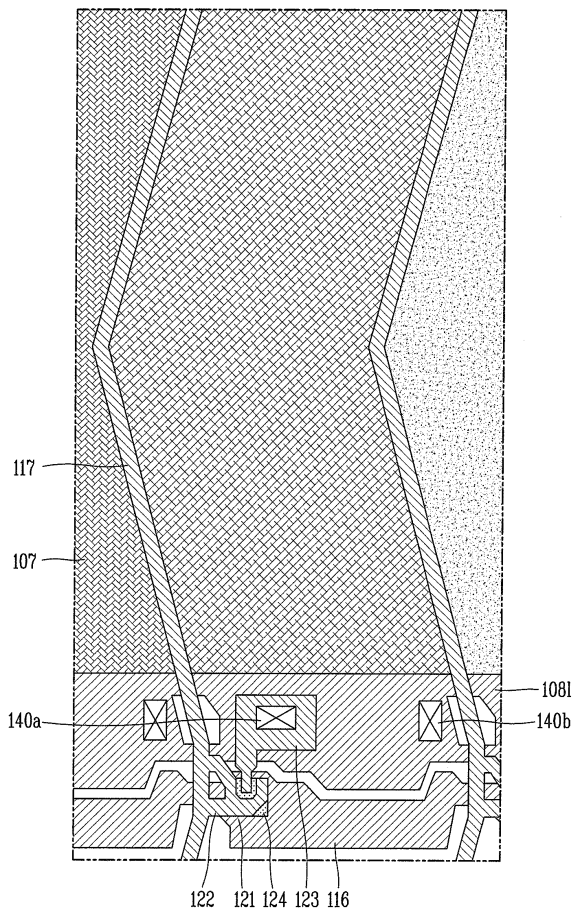
도면6c



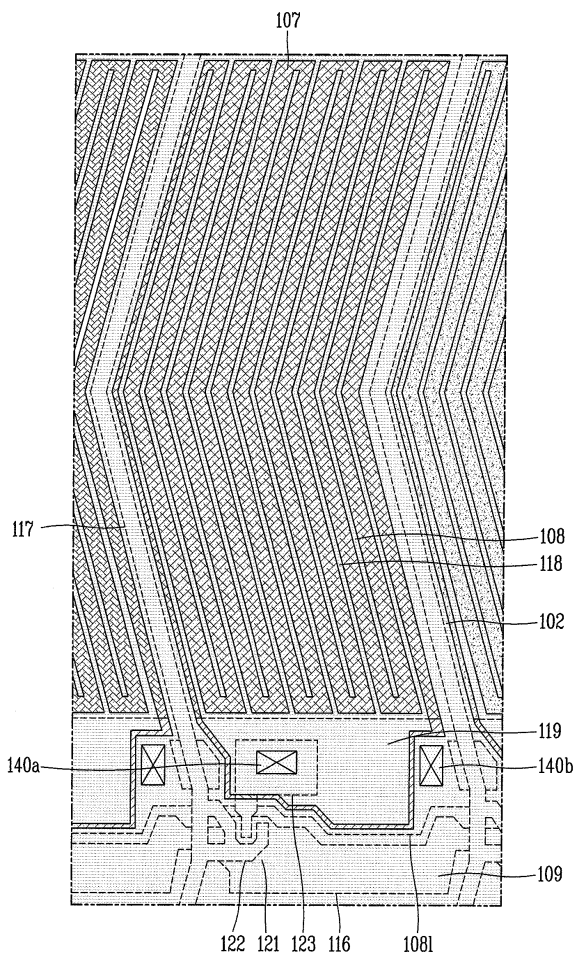
도면6d



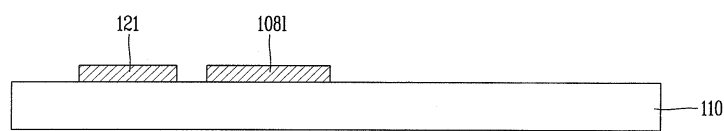
도면6e



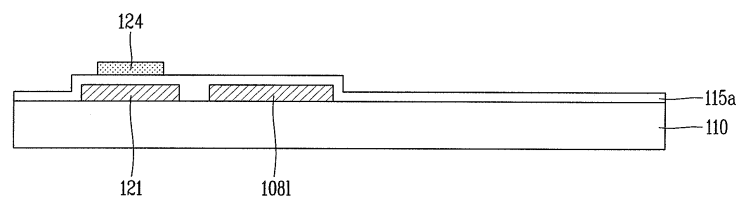
도면6f



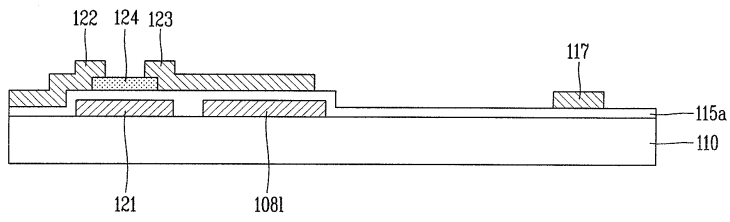
도면7a



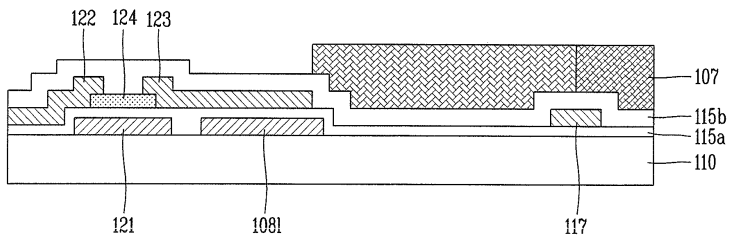
도면7b



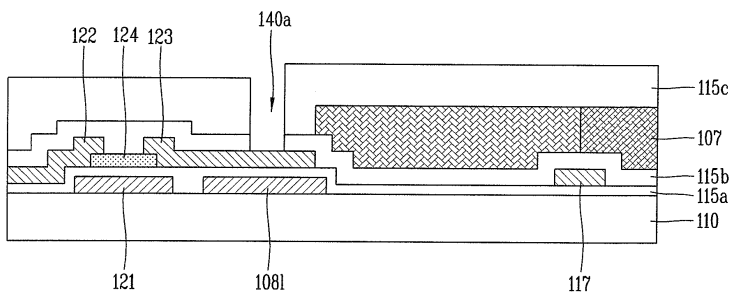
도면7c



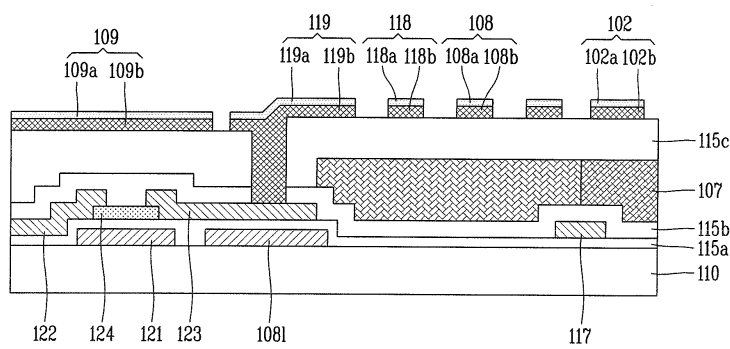
도면7d



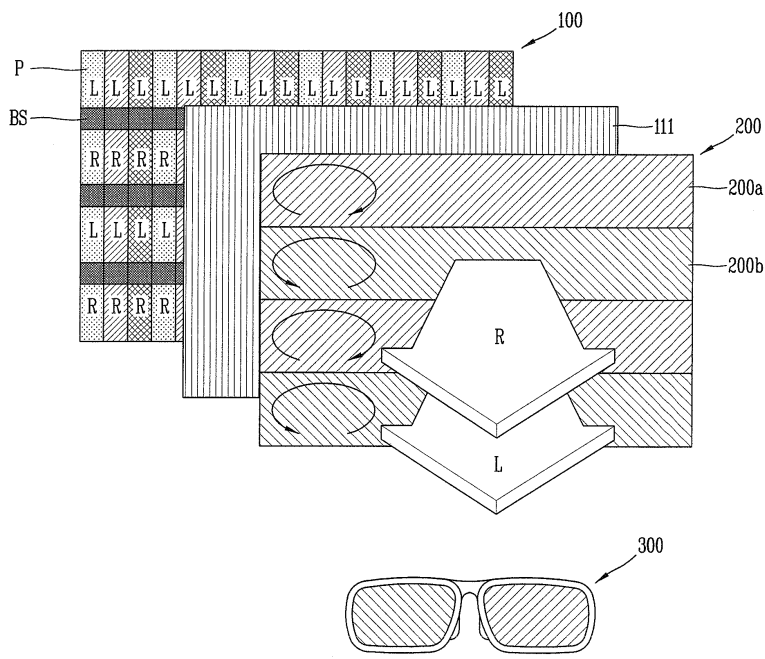
도면7e



도면7f



도면8



专利名称(译)	液晶显示器及其制造方法		
公开(公告)号	KR102028988B1	公开(公告)日	2019-10-07
申请号	KR1020130035950	申请日	2013-04-02
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	LG显示器有限公司		
当前申请(专利权)人(译)	LG显示器有限公司		
[标]发明人	김치완 김정한 정용빈		
发明人	김치완 김정한 정용빈		
IPC分类号	G02F1/1343 G02F1/1368		
CPC分类号	G02B30/27 G02F1/133512 G02F1/134363 G02F1/136209 H04N13/337		
代理人(译)	Bakyounbok		
审查员(译)	Hansangil		
其他公开文献	KR1020140120179A		
外部链接	Espacenet		

摘要(译)

本发明的液晶显示器及其制造方法具有用于高质量，高性能显示的薄膜晶体管（COT）结构上的滤色器。通过形成具有具有图1的特征的下层的双层结构的遮光图案，从而可以形成具有图案的遮光图案。

