



(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(11) 공개번호 10-2016-0033784
(43) 공개일자 2016년03월28일

(51) 국제특허분류(Int. Cl.)

G09G 3/36 (2006.01) G02F 1/133 (2006.01)
G02F 1/1362 (2006.01) G02F 1/1368 (2006.01)
H01L 27/12 (2006.01) H04N 13/04 (2006.01)

(52) CPC특허분류

G09G 3/3648 (2013.01)
G02F 1/13306 (2013.01)

(21) 출원번호 10-2016-7004702

(22) 출원일자(국제) 2013년08월07일

심사청구일자 2016년02월23일

(85) 번역문제출일자 2016년02월23일

(86) 국제출원번호 PCT/CN2013/080976

(87) 국제공개번호 WO 2015/010348

국제공개일자 2015년01월29일

(30) 우선권주장

201310320358.8 2013년07월26일 중국(CN)

(71) 출원인

센젠 차이나 스타 옵토일렉트로닉스 테크놀로지
컴퍼니 리미티드

중국 광둥, 센젠, 구양밍 디스트릭트, 탕밍 로드,
넘버 9-2

(72) 발명자

수에, 징펑

중국 518132 광둥, 센젠 시티, 구양밍 뉴 디스트릭
트, 탕밍 로드, 넘버 9-2

슈, 저하오

중국 518132 광둥, 센젠 시티, 구양밍 뉴 디스트릭
트, 탕밍 로드, 넘버 9-2

요우, 쇼후이

중국 518132 광둥, 센젠 시티, 구양밍 뉴 디스트릭
트, 탕밍 로드, 넘버 9-2

(74) 대리인

박소현

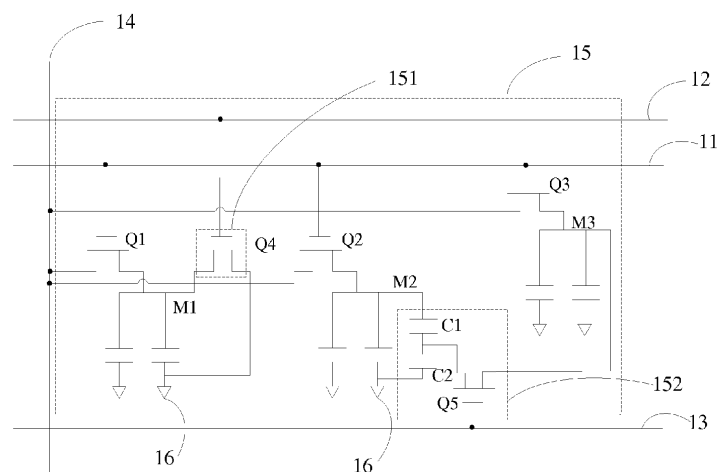
전체 청구항 수 : 총 16 항

(54) 발명의 명칭 어레이 기판 및 액정 디스플레이 패널

(57) 요약

본 발명은 어레이 기판을 제공하고, 각각의 화소유닛(15)은 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3)을 포함하고, 또한 각각의 화소유닛(15)은 제 1 제어회로(151)와 제 2 제어회로(152)를 포함하며, 제 1 제어회로(151)는 제 1 화소전극(M1)에 작용하여 제 1 화소전극(M1)이 3D 디스플레이 모드에서 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 하고, 제 2 제어회로(152)는 제 2 화소전극(M2)과 제 3 화소전극(M3)에 작용하여 제 2 화소전극(M2)과 제 3 화소전극(M3) 사이의 전압차를 변경시킨다. 따라서, 대시야각에서의 색상 차이를 감소시켜 2D 디스플레이 모드에서의 개구율을 향상시키고, 3D 양안 신호의 크로스토크를 저하시킬 수 있는 동시에, 데이터 구동장치(607)의 수량을 감소시킬 수 있어 원가 절감에 유리하다. 또한 본 발명은 액정 디스플레이 패널을 더 제공한다.

대표도 - 도5



(52) CPC특허분류

G02F 1/136209 (2013.01)

G02F 1/136213 (2013.01)

G02F 1/136286 (2013.01)

G02F 1/1368 (2013.01)

H01L 27/124 (2013.01)

H01L 27/1255 (2013.01)

H04N 13/0409 (2013.01)

H04N 13/0452 (2013.01)

H04N 13/0497 (2013.01)

명세서

청구범위

청구항 1

다수의 제 1 스캔라인, 다수의 제 2 스캔라인, 다수의 제 3 스캔라인, 다수의 데이터라인, 다수의 행렬로 배열된 화소유닛 및 공통전압을 입력하기 위한 공통전극을 포함하되, 각각의 상기 화소유닛은 하나의 제 1 스캔라인, 하나의 제 2 스캔라인, 하나의 제 3 스캔라인 및 하나의 데이터라인에 대응되며;

모든 상기 제 2 스캔라인은 상기 어레이 기판의 주변 영역에서 전기적으로 연결되고, 각각의 상기 화소유닛은 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극, 및 각각 상기 제 1 화소전극, 제 2 화소전극과 제 3 화소전극에 작용하는 제 1 스위치, 제 2 스위치 및 제 3 스위치를 포함하고, 각각의 상기 화소유닛은 제 1 제어회로와 제 2 제어회로를 더 포함하며, 본 화소유닛에 대응되는 상기 데이터라인은 각각 상기 제 1 스위치, 제 2 스위치 및 제 3 스위치를 통해 상기 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극과 연결되어 데이터신호를 제공하고, 상기 제 1 스위치, 제 2 스위치 및 제 3 스위치는 상기 제 1 스캔라인이 제 1 스캔신호를 입력시 도통되며;

상기 제 1 제어회로는 상기 공통전극과 연결되고, 상기 제 1 제어회로는 상기 제 2 스캔라인이 제 2 스캔신호를 입력 시 상기 제 1 화소전극과 상기 공통전극 사이의 전압차가 0이도록 제어하여, 상기 제 1 화소전극이 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 하고, 상기 제 2 제어회로는 상기 제 3 스캔라인이 제 3 스캔신호를 입력 시 상기 제 2 화소전극과 제 3 화소전극에 작용하여, 상기 제 2 화소전극과 제 3 화소전극 사이의 전압차를 변경하며;

그중 2D 디스플레이 모드에서, 상기 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극은 본 화소유닛에 대응되는 상기 제 1 스캔라인과 상기 데이터라인의 작용에 의해 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이고, 상기 제 1 제어회로는 상기 제 2 스캔라인이 제 4 스캔신호를 입력 시 상기 제 1 화소전극이 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 제어하며, 이어서 본 화소유닛에 대응되는 상기 제 3 스캔라인이 제 3 스캔신호를 입력하여 상기 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 상기 제 2 화소전극과 제 3 화소전극 사이의 전압차가 상기 제 2 제어회로의 작용에 의해 변경됨으로써, 상기 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극 둘씩 사이에 0이 아닌 전압차가 존재하도록 하고;

3D 디스플레이 모드에서, 상기 제 2 스캔라인은 제 2 스캔신호를 입력하여 상기 제 1 제어회로가 상기 제 1 화소전극에 작용하도록 제어하고, 상기 제 2 화소전극과 제 3 화소전극은 본 화소유닛에 대응되는 상기 제 1 스캔라인과 데이터라인의 작용에 의해 3D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이며, 상기 제 1 화소전극은 상기 제 1 제어회로의 작용에 의해 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이고, 이어서 상기 제 3 스캔라인이 제 3 스캔신호를 입력하여 상기 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 상기 제 2 화소전극과 제 3 화소전극 사이의 전압차가 상기 제 2 제어회로의 작용에 의해 변경됨으로써, 상기 제 2 화소전극과 제 3 화소전극 사이에 0이 아닌 전압차가 존재하도록 하는 어레이 기판.

청구항 2

제 1항에 있어서,

상기 제 1 제어회로는 제 4 스위치를 포함하고, 상기 제 4 스위치는 제어단, 제 1 단 및 제 2 단을 포함하며, 상기 제 4 스위치의 제어단은 상기 제 2 스캔라인에 연결되고, 상기 제 4 스위치의 제 1 단은 제 1 화소전극에 연결되며, 상기 제 4 스위치의 제 2 단은 상기 공통전극에 연결되어, 상기 제 2 스캔라인이 제 2 스캔신호를 입력 시 상기 제 4 스위치가 도통되어 상기 제 1 화소전극과 상기 공통전극을 전기적으로 연결시키고, 상기 제 4 스위치는 도통되는 시간 내에 상기 제 1 화소전극과 상기 공통전극 사이의 전압차가 0이 되도록 제어하는 어레이 기판.

청구항 3

제 1항에 있어서,

상기 제 2 제어회로는 제 5 스위치, 제 1 분압 커패시터와 제 2 분압 커패시터를 포함하고, 상기 제 5 스위치는 제어단, 제 1 단 및 제 2 단을 포함하며, 상기 제 5 스위치의 제어단은 상기 제 3 스캔라인과 연결되고, 상기 제 5 스위치의 제 1 단은 상기 제 1 분압 커패시터의 일단과 연결되며, 상기 제 1 분압 커패시터의 타단은 상기 제 2 화소전극과 연결되고, 상기 제 5 스위치의 제 2 단은 상기 제 3 화소전극과 연결되며, 상기 제 2 분압 커패시터의 일단은 상기 제 1 분압 커패시터의 일단과 연결되고, 상기 제 2 분압 커패시터의 타단은 상기 공통전극과 연결되어, 상기 제 3 스캔라인이 제 3 스캔신호를 입력 시 상기 제 5 스위치가 도통됨으로써, 상기 제 2 화소전극과 제 3 화소전극 사이의 전압차가 상기 제 1 분압 커패시터와 제 2 분압 커패시터를 통해 변경되도록 하는 어레이 기판.

청구항 4

제 3항에 있어서,

상기 제 1 분압 커패시터는 상기 제 1 스캔라인을 형성하는 금속과 상기 데이터라인을 형성하는 금속으로 구성되고, 상기 제 2 분압 커패시터는 상기 제 1 스캔라인을 형성하는 금속과 투명전극으로 구성되는 어레이 기판.

청구항 5

다수의 제 1 스캔라인, 다수의 제 2 스캔라인, 다수의 제 3 스캔라인, 다수의 데이터라인, 다수의 행렬로 배열된 화소유닛 및 공통전압을 입력하기 위한 공통전극을 포함하고, 각각의 상기 화소유닛은 하나의 제 1 스캔라인, 하나의 제 2 스캔라인, 하나의 제 3 스캔라인 및 하나의 데이터라인에 대응되며;

각각의 상기 화소유닛은 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극, 및 각각 상기 제 1 화소전극, 제 2 화소전극과 제 3 화소전극에 작용하는 제 1 스위치, 제 2 스위치 및 제 3 스위치를 포함하고, 각각의 상기 화소유닛은 제 1 제어회로와 제 2 제어회로를 더 포함하며, 본 화소유닛에 대응되는 상기 데이터라인은 각각 상기 제 1 스위치, 제 2 스위치 및 제 3 스위치를 통해 상기 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극과 연결되어 데이터신호를 제공하고, 상기 제 1 스위치, 제 2 스위치 및 제 3 스위치는 상기 제 1 스캔라인이 제 1 스캔신호를 입력시 도통되며;

상기 제 1 제어회로는 상기 제 2 스캔라인이 제 2 스캔신호를 입력 시 상기 제 1 화소전극에 작용하여, 상기 제 1 화소전극이 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 하고, 상기 제 2 제어회로는 상기 제 3 스캔라인이 제 3 스캔신호를 입력 시 상기 제 2 화소전극과 제 3 화소전극에 작용하여, 상기 제 2 화소전극과 제 3 화소전극 사이의 전압차를 변경하며;

그중 2D 디스플레이 모드에서, 상기 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극은 본 화소유닛에 대응되는 상기 제 1 스캔라인과 상기 데이터라인의 작용에 의해 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이고, 상기 제 1 제어회로는 상기 제 2 스캔라인이 제 4 스캔신호를 입력 시 상기 제 1 화소전극이 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 제어하며, 이어서 본 화소유닛에 대응되는 상기 제 3 스캔라인이 제 3 스캔신호를 입력하여 상기 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 상기 제 2 화소전극과 제 3 화소전극 사이의 전압차가 상기 제 2 제어회로의 작용에 의해 변경됨으로써, 상기 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극 둘씩 사이에 0이 아닌 전압차가 존재하도록 하고;

3D 디스플레이 모드에서, 상기 제 2 스캔라인은 제 2 스캔신호를 입력하여 상기 제 1 제어회로가 상기 제 1 화소전극에 작용하도록 제어하고, 상기 제 2 화소전극과 제 3 화소전극은 본 화소유닛에 대응되는 상기 제 1 스캔라인과 데이터라인의 작용에 의해 3D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이며, 상기 제 1 화소전극은 상기 제 1 제어회로의 작용에 의해 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이고, 이어서 상기 제 3 스캔라인이 제 3 스캔신호를 입력하여 상기 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 상기 제 2 화소전극과 제 3 화소전극 사이의 전압차가 상기 제 2 제어회로의 작용에 의해 변경됨으로써, 상기 제 2 화소전극과 제 3 화소전극 사이에 0이 아닌 전압차가 존재하도록 하는 어레이 기판.

청구항 6

제 5항에 있어서,

상기 제 1 제어회로는 상기 공통전극과 연결되며, 상기 제 1 제어회로는 상기 제 2 스캔라인이 제 2 스캔신호를 입력 시 상기 제 1 화소전극과 상기 공통전극 사이의 전압차가 0이도록 제어하여, 상기 제 1 화소전극이 블랙화면에 대응되는 이미지를 디스플레이하는 상태에 놓이게 하는 어레이 기판.

청구항 7

제 6항에 있어서,

상기 제 1 제어회로는 제 4 스위치를 포함하고, 상기 제 4 스위치는 제어단, 제 1 단 및 제 2 단을 포함하며, 상기 제 4 스위치의 제어단은 상기 제 2 스캔라인에 연결되고, 상기 제 4 스위치의 제 1 단은 제 1 화소전극에 연결되며, 상기 제 4 스위치의 제 2 단은 상기 공통전극에 연결되어, 상기 제 2 스캔라인이 제 2 스캔신호를 입력 시 상기 제 4 스위치가 도통되어 상기 제 1 화소전극과 상기 공통전극을 전기적으로 연결시키고, 상기 제 4 스위치는 도통되는 시간 내에 상기 제 1 화소전극과 상기 공통전극 사이의 전압차가 0이 되도록 제어하는 어레이 기판.

청구항 8

제 5항에 있어서,

상기 제 2 제어회로는 제 5 스위치, 제 1 분압 커패시터와 제 2 분압 커패시터를 포함하고, 상기 제 5 스위치는 제어단, 제 1 단 및 제 2 단을 포함하며, 상기 제 5 스위치의 제어단은 상기 제 3 스캔라인과 연결되고, 상기 제 5 스위치의 제 1 단은 상기 제 1 분압 커패시터의 일단과 연결되며, 상기 제 1 분압 커패시터의 타단은 상기 제 2 화소전극과 연결되고, 상기 제 5 스위치의 제 2 단은 상기 제 3 화소전극과 연결되며, 상기 제 2 분압 커패시터의 일단은 상기 제 1 분압 커패시터의 일단과 연결되고, 상기 제 2 분압 커패시터의 타단은 상기 공통전극과 연결되어, 상기 제 3 스캔라인이 제 3 스캔신호를 입력 시 상기 제 5 스위치가 도통됨으로써, 상기 제 2 화소전극과 제 3 화소전극 사이의 전압차가 상기 제 1 분압 커패시터와 제 2 분압 커패시터를 통해 변경되도록 하는 어레이 기판.

청구항 9

제 8항에 있어서,

상기 제 1 분압 커패시터는 상기 제 1 스캔라인을 형성하는 금속과 상기 데이터라인을 형성하는 금속으로 구성되고, 상기 제 2 분압 커패시터는 상기 제 1 스캔라인을 형성하는 금속과 투명전극으로 구성되는 어레이 기판.

청구항 10

제 5항에 있어서,

모든 상기 제 2 스캔라인은 상기 어레이 기판의 주변 영역에서 전기적으로 연결되는 어레이 기판.

청구항 11

다수의 제 1 스캔 구동장치, 적어도 하나의 제 2 스캔 구동장치, 다수의 제 3 스캔 구동장치, 다수의 데이터 구동장치, 어레이 기판, 컬러필터 기판 및 상기 어레이 기판과 컬러필터 기판 사이에 위치하는 액정층을 포함하고;

상기 어레이 기판은 다수의 제 1 스캔라인, 다수의 제 2 스캔라인, 다수의 제 3 스캔라인, 다수의 데이터라인,

다수의 행렬로 배열된 화소유닛 및 공통전압을 입력하기 위한 공통전극을 포함하고, 각각의 상기 화소유닛은 하나의 제 1 스캔라인, 하나의 제 2 스캔라인, 하나의 제 3 스캔라인 및 하나의 데이터라인에 대응되며;

각각의 상기 제 1 스캔 구동장치는 하나의 상기 제 1 스캔라인과 연결되어 상기 제 1 스캔라인에 대해 제 1 스캔신호를 입력하고, 상기 적어도 하나의 제 2 스캔 구동장치는 상기 제 2 스캔라인과 연결되어 상기 제 2 스캔라인에 대해 제 2 스캔신호와 제 4 스캔신호를 입력하며, 각각의 상기 제 3 스캔 구동장치는 하나의 상기 제 3 스캔라인과 연결되어 상기 제 3 스캔라인에 대해 제 3 스캔신호를 입력하고, 각각의 상기 데이터 구동장치는 하나의 상기 데이터라인과 연결되어 상기 데이터라인에 대해 데이터신호를 입력하며;

각각의 상기 화소유닛은 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극, 및 각각 상기 제 1 화소전극, 제 2 화소전극과 제 3 화소전극에 작용하는 제 1 스위치, 제 2 스위치 및 제 3 스위치를 포함하고, 각각의 상기 화소유닛은 제 1 제어회로와 제 2 제어회로를 더 포함하며, 본 화소유닛에 대응되는 상기 데이터라인은 각각 상기 제 1 스위치, 제 2 스위치 및 제 3 스위치를 통해 상기 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극과 연결되어 데이터신호를 제공하고, 상기 제 1 스위치, 제 2 스위치 및 제 3 스위치는 상기 제 1 스캔라인이 제 1 스캔신호를 입력시 도통되며;

상기 제 1 제어회로는 상기 제 2 스캔라인이 제 2 스캔신호를 입력 시 상기 제 1 화소전극에 작용하여, 상기 제 1 화소전극이 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 하고, 상기 제 2 제어회로는 상기 제 3 스캔라인이 제 3 스캔신호를 입력 시 상기 제 2 화소전극과 제 3 화소전극에 작용하여, 상기 제 2 화소전극과 제 3 화소전극 사이의 전압차를 변경하며;

그중 2D 디스플레이 모드에서, 상기 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극은 본 화소유닛에 대응되는 상기 제 1 스캔라인과 상기 데이터라인의 작용에 의해 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이고, 상기 제 1 제어회로는 상기 제 2 스캔라인이 제 4 스캔신호를 입력 시 상기 제 1 화소전극이 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 제어하며, 이어서 상기 제 3 스캔라인이 제 3 스캔신호를 입력하여 상기 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 상기 제 2 화소전극과 제 3 화소전극 사이의 전압차가 상기 제 2 제어회로의 작용에 의해 변경됨으로써, 상기 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극 둘씩 사이에 0이 아닌 전압차가 존재하도록 하고;

3D 디스플레이 모드에서, 상기 제 2 스캔라인은 제 2 스캔신호를 입력하여 상기 제 1 제어회로가 상기 제 1 화소전극에 작용하도록 제어하고, 상기 제 2 화소전극과 제 3 화소전극은 본 화소유닛에 대응되는 상기 제 1 스캔라인과 데이터라인의 작용에 의해 3D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이며, 상기 제 1 화소전극은 상기 제 1 제어회로의 작용에 의해 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이고, 이어서 상기 제 3 스캔라인이 제 3 스캔신호를 입력하여 상기 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 상기 제 2 화소전극과 제 3 화소전극 사이의 전압차가 상기 제 2 제어회로의 작용에 의해 변경됨으로써, 상기 제 2 화소전극과 제 3 화소전극 사이에 0이 아닌 전압차가 존재하도록 하는 액정 디스플레이 패널.

청구항 12

제 11항에 있어서,

상기 제 1 제어회로는 상기 공통전극과 연결되며, 상기 제 1 제어회로는 상기 제 2 스캔라인이 제 2 스캔신호를 입력 시 상기 제 1 화소전극과 상기 공통전극 사이의 전압차가 0이도록 제어하여, 상기 제 1 화소전극이 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이게 하는 액정 디스플레이 패널.

청구항 13

제 12항에 있어서,

상기 제 1 제어회로는 제 4 스위치를 포함하고, 상기 제 4 스위치는 제어단, 제 1 단 및 제 2 단을 포함하며, 상기 제 4 스위치의 제어단은 상기 제 2 스캔라인에 연결되고, 상기 제 4 스위치의 제 1 단은 제 1 화소전극에 연결되며, 상기 제 4 스위치의 제 2 단은 상기 공통전극에 연결되어, 상기 제 2 스캔라인이 제 2 스캔신호를 입력 시 상기 제 4 스위치가 도통되어 상기 제 1 화소전극과 상기 공통전극을 전기적으로 연결시키고, 상기 제 4

스위치는 도통되는 시간 내에 상기 제 1 화소전극과 상기 공통전극 사이의 전압차가 0이 되도록 제어하는 액정 디스플레이 패널.

청구항 14

제 11항에 있어서,

상기 제 2 제어회로는 제 5 스위치, 제 1 분압 커패시터와 제 2 분압 커패시터를 포함하고, 상기 제 5 스위치는 제어단, 제 1 단 및 제 2 단을 포함하며, 상기 제 5 스위치의 제어단은 상기 제 3 스캔라인과 연결되고, 상기 제 5 스위치의 제 1 단은 상기 제 1 분압 커패시터의 일단과 연결되며, 상기 제 1 분압 커패시터의 타단은 상기 제 2 화소전극과 연결되고, 상기 제 5 스위치의 제 2 단은 상기 제 3 화소전극과 연결되며, 상기 제 2 분압 커패시터의 일단은 상기 제 1 분압 커패시터의 일단과 연결되고, 상기 제 2 분압 커패시터의 타단은 상기 공통전극과 연결되어, 상기 제 3 스캔라인이 제 3 스캔신호를 입력 시 상기 제 5 스위치가 도통됨으로써, 상기 제 2 화소전극과 제 3 화소전극 사이의 전압차가 상기 제 1 분압 커패시터와 제 2 분압 커패시터를 통해 변경되도록 하는 액정 디스플레이 패널.

청구항 15

제 14항에 있어서,

상기 제 1 분압 커패시터는 상기 제 1 스캔라인을 형성하는 금속과 상기 데이터라인을 형성하는 금속으로 구성되고, 상기 제 2 분압 커패시터는 상기 제 1 스캔라인을 형성하는 금속과 투명전극으로 구성되는 액정 디스플레이 패널.

청구항 16

제 11항에 있어서,

모든 상기 제 2 스캔라인은 상기 어레이 기관의 주변 영역에서 전기적으로 연결되는 액정 디스플레이 패널.

발명의 설명

기술 분야

[0001] 본 발명은 액정 디스플레이 기술 분야에 관한 것으로서, 특히 어레이 기관 및 액정 디스플레이 패널에 관한 것이다.

배경 기술

[0002] VA(Vertical Alignment, 수직 배향)형 액정 디스플레이 패널은 응답 속도가 빠르고, 대비도가 높다는 등의 장점을 구비하여, 현재 액정 디스플레이 패널의 주류 발전 방향이 되었다. 그러나, 상이한 시야각에서, 액정 분자의 배열 방향이 결코 동일하지 않아 액정 분자의 유효 굴절률 역시 달라지고, 따라서 투사되는 광강도의 변화를 야기할 수 있으며, 구체적으로는 경사각에서 투광 능력이 저하되는 것으로 나타나고, 경사각 방향과 정면 시야각 방향에서 표현되는 색상이 불일치하여 색차가 발생하며, 따라서 대시야각에서 관찰되는 색상이 왜곡될 수 있다. 대시야각에서의 색상 왜곡을 개선하기 위하여, 화소 설계에 있어서, 하나의 화소를 메인 화소 영역과 서브 화소 영역으로 구분하고, 각각의 화소 영역을 4개의 domain(도메인, 액정분자의 방향자가 기본적으로 동일한 미소 영역을 가리킴)으로 구분하며, 따라서 각각의 화소는 8개의 domain으로 구분되며, 메인 화소 영역과 서브 화소 영역의 전압을 각기 다르게 제어함으로써 2개의 화소 영역 중의 액정분자 배열이 달라지게 하고, 나아가 대시야각에서의 색상 왜곡을 개선하여 LCS(Low Color Shift, 낮은 색상 변이)의 효과를 얻는다.

[0003] 3D FPR(Film-type Patterned Retarder, 편광식) 입체 디스플레이 기술에서, 이웃한 두 행의 화소는 각각 관람자의 좌안과 우안에 대응되어 각각 좌안에 대응되는 좌안 이미지와 우안에 대응되는 우안 이미지를 생성하며, 관람자의 좌, 우안은 각각 상응하는 좌안 이미지와 우안 이미지를 수신한 후, 대뇌를 통해 좌, 우안 이미지를

합성함으로써, 관람자가 입체 디스플레이 효과를 느낄 수 있게 된다. 좌안 이미지와 우안 이미지는 크로스토크가 발생하기 쉬워, 관람자에게 중첩된 영상이 보여져 관람 효과에 영향을 줄 수 있다. 양안의 이미지 신호에 크로스토크가 발생하는 것을 방지하기 위하여, 통상적으로는 이웃한 두 화소 사이에 별도의 차광 영역 BM(Black Matrix, 블랙 매트릭스)을 추가하여 차폐하는 방식을 통해 크로스토크 신호의 발생을 차단함으로써 양안의 신호 크로스토크를 저하시킨다. 그러나 이러한 방식은 2D 디스플레이 모드에서 개구율이 대폭 저하되어 2D 디스플레이 모드에서의 디스플레이 휘도를 저하시킬 수 있다.

[0004]

상기 LCS 설계에서, 하나의 화소를 메인 화소 영역과 서브 화소 영역으로 구분하는 기술방안은 2D 디스플레이 모드에서의 개구율과 3D 디스플레이 모드에서의 양안 신호 크로스토크 문제를 동시에 해결할 수 있다. 즉 2D 디스플레이 모드에서 메인 화소 영역과 서브 화소 영역이 모두 정상적으로 2D 이미지를 디스플레이하도록 제어하고, 3D 디스플레이 모드에서 메인 화소 영역이 양안의 신호 크로스토크를 저하시키기 위한 BM과 등가이도록 블랙 화면을 디스플레이하여, 서브 화소 영역이 3D 이미지를 정상적으로 디스플레이하도록 한다. 그러나 3D 디스플레이 모드에서, 메인 화소 영역이 블랙 화면을 디스플레이하므로, 즉 3D 디스플레이 모드에서는 하나의 서브 화소 영역만 정상적으로 3D 이미지를 디스플레이하게 되어 LCS 효과를 얻을 수 없으며, 대시야각에서 여전히 색상 왜곡이 관찰될 수 있다.

[0005]

상기 기술문제를 해결하기 위하여, 도 1 및 도 2를 참조하면, 종래 기술에서는, 하나의 화소를 3개의 서브 화소 영역(A, B, C)로 구분하고, 각각의 서브 화소영역을 4개의 domain으로 구분한다. 각각의 화소는 2줄의 데이터라인과 2줄의 스캔라인으로 구동된다. 2D 디스플레이 모드에서, GateN_1을 통해 박막 트랜지스터(1, 2, 3)의 도통을 동시에 제어하고, DataN_1은 서브화소영역(A)에 대해 상응하는 데이터신호를 입력하며, DataN_2는 서브 화소영역(B)과 서브화소영역(C)에 대해 상응하는 데이터신호를 입력하여, 3개의 서브화소영역(A, B, C)이 2D 이미지를 정상적으로 디스플레이하도록 함으로써, 2D 디스플레이 모드에서의 개구율을 높일 수 있고, DataN_1과 DataN_2를 통해 각각 서브화소영역(A)과 서브화소영역(B), 서브화소영역(C)에 상이한 데이터신호를 입력하여 서브화소영역(A)과 서브화소영역(B), 서브화소영역(C)의 전압이 달라지게 한 후, GateN_2를 통해 박막 트랜지스터(4)의 도통을 제어하고, 커패시터(C1)의 작용 하에 서브화소영역(B)과 서브화소영역(C)의 전압을 달라지게 함으로써, 3개의 서브화소영역(A, B, C)의 전압이 각각 다르도록 하여 2D 디스플레이 모드에서의 LCS 효과를 얻는다. 3D 디스플레이 모드에서는, GateN_1을 통해 박막 트랜지스터(1, 2, 3)의 도통을 동시에 제어하고, DataN_1이 서브화소영역(A)에 대해 상응하는 데이터신호를 입력하여 서브화소영역(A)이 블랙 화면을 디스플레이하게 하고, DataN_2는 서브화소영역(B)과 서브화소영역(C)에 대해 상응하는 데이터신호를 입력하여 서브화소영역(B)과 서브화소영역(C)이 3D 이미지를 디스플레이하도록 함으로써, 이웃한 2행의 화소 중, 1행의 화소에서 좌안 이미지를 디스플레이하는 서브화소영역(B) 및 서브화소영역(C)과 또 다른 1행의 화소에서 우안 이미지를 디스플레이하는 서브화소영역(B)과 서브화소영역(C) 사이에 블랙화면을 디스플레이하는 서브화소영역(A)이 구비되어, 블랙화면을 디스플레이하는 서브화소영역(A)이 BM과 등가가 됨으로써 3D 양안 신호의 크로스토크를 저하시킬 수 있다. 그 다음, GateN_2를 통해 박막 트랜지스터(4)의 도통을 제어하고, 커패시터(5)의 작용 하에 서브화소영역(B)과 서브화소영역(C)의 전압을 달라지게 함으로써, 3D 디스플레이 모드에서의 LCS 효과를 구현한다.

[0006]

상기 기술방안을 통하여, 2D 디스플레이 모드에서의 개구율과 3D 디스플레이 모드에서의 양안의 신호 크로스토크 문제를 해결할 수 있는 동시에, 2D 디스플레이 모드와 3D 디스플레이 모드에서 LCS 효과를 구현할 수 있다. 그러나, 상기 기술방안 중, 각각의 화소는 2줄의 데이터라인이 구동되어야 하므로, 데이터 구동장치의 수량이 상응하게 증가할 수 있어 원가 절감에 불리하다.

발명의 내용

해결하려는 과제

[0007]

본 발명이 주로 해결하고자 하는 기술문제는 대시야각에서의 색상 왜곡을 감소시켜 2D 디스플레이 모드에서의 개구율을 향상시키고, 3D 양안 신호의 크로스토크를 저하시킬 수 있는 동시에, 데이터 구동장치의 수량을 감소시킬 수 있어 원가 절감에 유리한 어레이 기판 및 액정 디스플레이 패널을 제공하고자 하는데 있다.

과제의 해결 수단

[0008]

상기 기술문제를 해결하기 위하여, 본 발명이 채택한 일 기술방안은 다음과 같다.

[0009]

어레이 기판을 제공함에 있어서, 다수의 제 1 스캔라인, 다수의 제 2 스캔라인, 다수의 제 3 스캔라인, 다수의 데이터라인, 다수의 행렬로 배열된 화소유닛 및 공통전압을 입력하기 위한 공통전극을 포함하고, 각각의 화소유

닛은 하나의 제 1 스캔라인, 하나의 제 2 스캔라인, 하나의 제 3 스캔라인 및 하나의 데이터라인에 대응되며; 모든 제 2 스캔라인은 어레이 기관의 주변 영역에서 전기적으로 연결되고, 각각의 화소유닛은 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극, 및 각각 제 1 화소전극, 제 2 화소전극과 제 3 화소전극에 작용하는 제 1 스위치, 제 2 스위치 및 제 3 스위치를 포함하고, 각각의 화소유닛은 제 1 제어회로와 제 2 제어회로를 더 포함하며, 본 화소유닛에 대응되는 데이터라인은 각각 제 1 스위치, 제 2 스위치 및 제 3 스위치를 통해 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극과 연결되어 데이터신호를 제공하고, 제 1 스위치, 제 2 스위치 및 제 3 스위치는 제 1 스캔라인이 제 1 스캔신호를 입력시 도통되며; 제 1 제어회로는 공통전극과 연결되고, 제 1 제어회로는 제 2 스캔라인이 제 2 스캔신호를 입력 시 제 1 화소전극과 공통전극 사이의 전압차가 0이도록 제어하여, 제 1 화소전극이 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 하고, 제 2 제어회로는 제 3 스캔라인이 제 3 스캔신호를 입력 시 제 2 화소전극과 제 3 화소전극에 작용하여, 제 2 화소전극과 제 3 화소전극 사이의 전압차를 변경하며; 그 중, 2D 디스플레이 모드에서, 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극은 본 화소유닛에 대응되는 제 1 스캔라인과 데이터라인의 작용에 의해 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이고, 제 1 제어회로는 제 2 스캔라인이 제 4 스캔신호를 입력 시 제 1 화소전극이 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 제어하며, 이어서 본 화소유닛에 대응되는 제 3 스캔라인이 제 3 스캔신호를 입력하여 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 제 2 화소전극과 제 3 화소전극 사이의 전압차가 제 2 제어회로의 작용에 의해 변경됨으로써, 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극 둘씩 사이에 0이 아닌 전압차가 존재하도록 하고; 3D 디스플레이 모드에서, 제 2 스캔라인은 제 2 스캔신호를 입력하여 제 1 제어회로가 제 1 화소전극에 작용하도록 제어하고, 제 2 화소전극과 제 3 화소전극은 본 화소유닛에 대응되는 제 1 스캔라인과 데이터라인의 작용에 의해 3D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이며, 제 1 화소전극은 제 1 제어회로의 작용에 의해 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이고, 이어서 제 3 스캔라인이 제 3 스캔신호를 입력하여 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 제 2 화소전극과 제 3 화소전극 사이의 전압차가 제 2 제어회로의 작용에 의해 변경됨으로써, 제 2 화소전극과 제 3 화소전극 사이에 0이 아닌 전압차가 존재하도록 한다.

[0010] 그 중, 제 1 제어회로는 제 4 스위치를 포함하고, 제 4 스위치는 제어단, 제 1 단 및 제 2 단을 포함하며, 제 4 스위치의 제어단은 제 2 스캔라인에 연결되고, 제 4 스위치의 제 1 단은 제 1 화소전극에 연결되며, 제 4 스위치의 제 2 단은 공통전극에 연결되어, 제 2 스캔라인이 제 2 스캔신호를 입력 시 제 4 스위치가 도통되어 제 1 화소전극과 공통전극을 전기적으로 연결시키고, 제 4 스위치는 도통되는 시간 내에 제 1 화소전극과 공통전극 사이의 전압차가 0이 되도록 제어한다.

[0011] 그 중, 제 2 제어회로는 제 5 스위치, 제 1 분압 커패시터와 제 2 분압 커패시터를 포함하고, 제 5 스위치는 제어단, 제 1 단 및 제 2 단을 포함하며, 제 5 스위치의 제어단은 제 3 스캔라인과 연결되고, 제 5 스위치의 제 1 단은 제 1 분압 커패시터의 일단과 연결되며, 제 1 분압 커패시터의 타단은 제 2 화소전극과 연결되고, 제 5 스위치의 제 2 단은 제 3 화소전극과 연결되며, 제 2 분압 커패시터의 일단은 제 1 분압 커패시터의 일단과 연결되고, 제 2 분압 커패시터의 타단은 공통전극과 연결되어, 제 3 스캔라인이 제 3 스캔신호를 입력 시 제 5 스위치가 도통됨으로써, 제 2 화소전극과 제 3 화소전극 사이의 전압차가 제 1 분압 커패시터와 제 2 분압 커패시터를 통해 변경되도록 한다.

[0012] 그 중, 제 1 분압 커패시터는 제 1 스캔라인을 형성하는 금속과 데이터라인을 형성하는 금속으로 구성되고, 제 2 분압 커패시터는 제 1 스캔라인을 형성하는 금속과 투명전극으로 구성된다.

[0013] 상기 기술문제를 해결하기 위하여, 본 발명이 채택한 또 다른 일 기술방안은 다음과 같다.

[0014] 어레이 기관을 제공함에 있어서, 다수의 제 1 스캔라인, 다수의 제 2 스캔라인, 다수의 제 3 스캔라인, 다수의 데이터라인, 다수의 행렬로 배열된 화소유닛 및 공통전압을 입력하기 위한 공통전극을 포함하고, 각각의 화소유닛은 하나의 제 1 스캔라인, 하나의 제 2 스캔라인, 하나의 제 3 스캔라인 및 하나의 데이터라인에 대응되며; 각각의 화소유닛은 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극, 및 각각 제 1 화소전극, 제 2 화소전극과 제 3 화소전극에 작용하는 제 1 스위치, 제 2 스위치 및 제 3 스위치를 포함하고, 각각의 화소유닛은 제 1 제어회로와 제 2 제어회로를 더 포함하며, 본 화소유닛에 대응되는 데이터라인은 각각 제 1 스위치, 제 2 스위치 및 제 3 스위치를 통해 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극과 연결되어 데이터신호를 제공하고, 제 1 스위치, 제 2 스위치 및 제 3 스위치는 제 1 스캔라인이 제 1 스캔신호를 입력시 도통되며; 제 1 제어회로는 제 2 스캔라인이 제 2 스캔신호를 입력 시 제 1 화소전극에 작용하여, 제 1 화소전극이 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 하고, 제 2 제어회로는 제 3 스캔라인이 제 3 스캔신호를 입력 시 제 2 화소전극과 제 3 화소전극에 작용하여, 제 2 화소전극과 제 3 화소전극 사이의 전압차를 변경하며; 그 중, 2D

디스플레이 모드에서, 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극은 본 화소유닛에 대응되는 제 1 스캔라인과 데이터라인의 작용에 의해 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이고, 제 1 제어회로는 제 2 스캔라인이 제 4 스캔신호를 입력 시 제 1 화소전극이 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 제어하며, 이어서 제 3 스캔라인이 제 3 스캔신호를 입력하여 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 제 2 화소전극과 제 3 화소전극 사이의 전압차가 제 2 제어회로의 작용에 의해 변경됨으로써, 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극 둘씩 사이에 0이 아닌 전압차가 존재하도록 하며; 3D 디스플레이 모드에서, 제 2 스캔라인은 제 2 스캔신호를 입력하여 제 1 제어회로가 제 1 화소전극에 작용하도록 제어하고, 제 2 화소전극과 제 3 화소전극은 본 화소유닛에 대응되는 제 1 스캔라인과 데이터라인의 작용에 의해 3D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이며, 제 1 화소전극은 제 1 제어회로의 작용에 의해 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이고, 이어서 제 3 스캔라인이 제 3 스캔신호를 입력하여 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 제 2 화소전극과 제 3 화소전극 사이의 전압차가 제 2 제어회로의 작용에 의해 변경됨으로써 제 2 화소전극과 제 3 화소전극 사이에 0이 아닌 전압차가 존재하도록 한다.

[0015] 그 중, 제 1 제어회로는 공통전극과 연결되며, 제 1 제어회로는 제 2 스캔라인이 제 2 스캔신호를 입력 시 제 1 화소전극과 공통전극 사이의 전압차가 0이도록 제어하여, 제 1 화소전극이 블랙화면에 대응되는 이미지를 디스플레이하는 상태에 놓이게 한다.

[0016] 그 중, 제 1 제어회로는 제 4 스위치를 포함하고, 제 4 스위치는 제어단, 제 1 단 및 제 2 단을 포함하며, 제 4 스위치의 제어단은 제 2 스캔라인에 연결되고, 제 4 스위치의 제 1 단은 제 1 화소전극에 연결되며, 제 4 스위치의 제 2 단은 공통전극에 연결되어, 제 2 스캔라인이 제 2 스캔신호를 입력 시 제 4 스위치가 도통되어 제 1 화소전극과 공통전극을 전기적으로 연결시키고, 제 4 스위치는 도통되는 시간 내에 제 1 화소전극과 공통전극 사이의 전압차가 0이 되도록 제어한다.

[0017] 그 중, 제 2 제어회로는 제 5 스위치, 제 1 분압 커패시터와 제 2 분압 커패시터를 포함하고, 제 5 스위치는 제어단, 제 1 단 및 제 2 단을 포함하며, 제 5 스위치의 제어단은 제 3 스캔라인과 연결되고, 제 5 스위치의 제 1 단은 제 1 분압 커패시터의 일단과 연결되며, 제 1 분압 커패시터의 타단은 제 2 화소전극과 연결되고, 제 5 스위치의 제 2 단은 제 3 화소전극과 연결되며, 제 2 분압 커패시터의 일단은 제 1 분압 커패시터의 일단과 연결되고, 제 2 분압 커패시터의 타단은 공통전극과 연결되어, 제 3 스캔라인이 제 3 스캔신호를 입력 시 제 5 스위치가 도통됨으로써, 제 2 화소전극과 제 3 화소전극 사이의 전압차가 제 1 분압 커패시터와 제 2 분압 커패시터를 통해 변경되도록 한다.

[0018] 그 중, 제 1 분압 커패시터는 제 1 스캔라인을 형성하는 금속과 데이터라인을 형성하는 금속으로 구성되고, 제 2 분압 커패시터는 제 1 스캔라인을 형성하는 금속과 투명전극으로 구성된다.

[0019] 그 중, 모든 제 2 스캔라인은 어레이 기판의 주변 영역에서 전기적으로 연결된다.

[0020] 상기 기술문제를 해결하기 위하여, 본 발명이 채택한 또 다른 일 기술 방안은 다음과 같다.

[0021] 액정 디스플레이 패널을 제공함에 있어서, 다수의 제 1 스캔 구동장치, 적어도 하나의 제 2 스캔 구동장치, 다수의 제 3 스캔 구동장치, 다수의 데이터 구동장치, 어레이 기판, 컬러필터 기판 및 어레이 기판과 컬러필터 기판 사이에 위치하는 액정층을 포함하고; 어레이 기판은 다수의 제 1 스캔라인, 다수의 제 2 스캔라인, 다수의 제 3 스캔라인, 다수의 데이터라인, 다수의 행렬로 배열된 화소유닛 및 공통전압을 입력하기 위한 공통전극을 포함하고, 각각의 화소유닛은 하나의 제 1 스캔라인, 하나의 제 2 스캔라인, 하나의 제 3 스캔라인 및 하나의 데이터라인에 대응되며; 각각의 제 1 스캔 구동장치는 하나의 제 1 스캔라인과 연결되어 제 1 스캔라인에 대해 제 1 스캔신호를 입력하고, 적어도 하나의 제 2 스캔 구동장치는 제 2 스캔라인과 연결되어 제 2 스캔라인에 대해 제 2 스캔신호 및 제 4 스캔신호를 입력하며, 각각의 제 3 스캔 구동장치는 하나의 제 3 스캔라인과 연결되어 제 3 스캔라인에 대해 제 3 스캔신호를 입력하고, 각각의 데이터 구동장치는 하나의 데이터라인과 연결되어 데이터라인에 대해 데이터신호를 입력하며; 각각의 화소유닛은 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극, 및 각각 제 1 화소전극, 제 2 화소전극과 제 3 화소전극에 작용하는 제 1 스위치, 제 2 스위치 및 제 3 스위치를 포함하고, 각각의 화소유닛은 제 1 제어회로와 제 2 제어회로를 더 포함하며, 본 화소유닛에 대응되는 데이터라인은 각각 제 1 스위치, 제 2 스위치 및 제 3 스위치를 통해 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극과 연결되어 데이터신호를 제공하고, 제 1 스위치, 제 2 스위치 및 제 3 스위치는 제 1 스캔라인이 제 1 스캔신호를 입력시 도통되며; 제 1 제어회로는 제 2 스캔라인이 제 2 스캔신호를 입력 시 제 1 화소전극에 작용하여, 제 1 화소전극이 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 하고, 제 2 제어회로

는 제 3 스캔라인이 제 3 스캔신호를 입력 시 제 2 화소전극과 제 3 화소전극에 작용하여, 제 2 화소전극과 제 3 화소전극 사이의 전압차를 변경하며; 그 중, 2D 디스플레이 모드에서, 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극은 본 화소유닛에 대응되는 제 1 스캔라인과 데이터라인의 작용에 의해 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이고, 제 1 제어회로는 제 2 스캔라인이 제 4 스캔신호를 입력 시 제 1 화소전극이 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 제어하며, 이어서 제 3 스캔라인이 제 3 스캔신호를 입력하여 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 제 2 화소전극과 제 3 화소전극 사이의 전압차가 제 2 제어회로의 작용에 의해 변경됨으로써, 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극 둘씩 사이에 0이 아닌 전압차가 존재하도록 하고; 3D 디스플레이 모드에서, 제 2 스캔라인은 제 2 스캔신호를 입력하여 제 1 제어회로가 제 1 화소전극에 작용하도록 제어하고, 제 2 화소전극과 제 3 화소전극은 본 화소유닛에 대응되는 제 1 스캔라인과 데이터라인의 작용에 의해 3D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이며, 제 1 화소전극은 제 1 제어회로의 작용에 의해 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이고, 이어서 제 3 스캔라인이 제 3 스캔신호를 입력하여 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 제 2 화소전극과 제 3 화소전극 사이의 전압차가 제 2 제어회로의 작용에 의해 변경됨으로써 제 2 화소전극과 제 3 화소전극 사이에 0이 아닌 전압차가 존재하도록 한다.

[0022] 그 중, 제 1 제어회로는 공통전극과 연결되며, 제 1 제어회로는 제 2 스캔라인이 제 2 스캔신호를 입력 시 제 1 화소전극과 공통전극 사이의 전압차가 0이도록 제어하여, 제 1 화소전극이 블랙화면에 대응되는 이미지를 디스플레이하는 상태에 놓이게 한다.

[0023] 그 중, 제 1 제어회로는 제 4 스위치를 포함하고, 제 4 스위치는 제어단, 제 1 단 및 제 2 단을 포함하며, 제 4 스위치의 제어단은 제 2 스캔라인에 연결되고, 제 4 스위치의 제 1 단은 제 1 화소전극에 연결되며, 제 4 스위치의 제 2 단은 공통전극에 연결되어, 제 2 스캔라인이 제 2 스캔신호를 입력 시 제 4 스위치가 도통되어 제 1 화소전극과 공통전극을 전기적으로 연결시키고, 제 4 스위치는 도통되는 시간 내에 제 1 화소전극과 공통전극 사이의 전압차가 0이 되도록 제어한다.

[0024] 그 중, 제 2 제어회로는 제 5 스위치, 제 1 분압 커패시터와 제 2 분압 커패시터를 포함하고, 제 5 스위치는 제어단, 제 1 단 및 제 2 단을 포함하며, 제 5 스위치의 제어단은 제 3 스캔라인과 연결되고, 제 5 스위치의 제 1 단은 제 1 분압 커패시터의 일단과 연결되며, 제 1 분압 커패시터의 타단은 제 2 화소전극과 연결되고, 제 5 스위치의 제 2 단은 제 3 화소전극과 연결되며, 제 2 분압 커패시터의 일단은 제 1 분압 커패시터의 일단과 연결되고, 제 2 분압 커패시터의 타단은 공통전극과 연결되어, 제 3 스캔라인이 제 3 스캔신호를 입력 시 제 5 스위치가 도통됨으로써, 제 2 화소전극과 제 3 화소전극 사이의 전압차가 제 1 분압 커패시터와 제 2 분압 커패시터를 통해 변경되도록 한다.

[0025] 그 중, 제 1 분압 커패시터는 제 1 스캔라인을 형성하는 금속과 데이터라인을 형성하는 금속으로 구성되고, 제 2 분압 커패시터는 제 1 스캔라인을 형성하는 금속과 투명전극으로 구성된다.

[0026] 그 중, 모든 제 2 스캔라인은 어레이 기판의 주변 영역에서 전기적으로 연결된다.

발명의 효과

[0027] 종래 기술과 달리, 본 발명의 어레이 기판은 각각의 화소유닛마다 하나의 제 1 스캔라인, 하나의 제 2 스캔라인, 하나의 제 3 스캔라인 및 하나의 데이터라인을 사용하여 구동되므로, 종래 기술에 비해 데이터라인의 수량이 감소되고, 따라서 데이터 구동장치의 수량이 상응하게 감소되어 생산원가를 절감한다. 또한, 각각의 화소유닛은 제 1 제어회로와 제 2 제어회로를 포함하며, 제 1 제어회로는 제 2 스캔라인이 제 2 스캔신호를 입력 시 제 1 화소전극에 작용하여, 제 1 화소전극이 블랙 화면을 디스플레이하는 전압 상태에 놓이도록 하고, 제 2 제어회로는 제 3 스캔라인이 제 3 스캔신호를 입력 시 제 2 화소전극과 제 3 화소전극에 작용하여, 제 2 화소전극과 제 3 화소전극 사이의 전압차를 변경시킨다. 2D 디스플레이 모드에서, 제 2 스캔라인이 제 1 제어회로를 제어하여, 제 1 제어회로가 제 1 화소전극이 2D 화면에 대응되는 이미지를 디스플레이하는 전압상태에 놓이도록 제어하여, 제 1 화소전극이 2D 디스플레이 모드에서 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이게 하며, 즉 제 1 화소전극, 제 2 화소전극과 제 3 화소전극은 모두 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓임으로써 개구율이 향상되고, 제 3 스캔라인이 제 2 제어회로를 제어하여, 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하게 함으로써, 제 1 화소전극, 제 2 화소전극 및 제 3 화소전극 둘씩 사이에 0이 아닌 전압차가 존재하게 되어 2D 디스플레이 모드에서의 대시야각의 색상 차이를 감소시킬 수 있으며; 3D 디스플레이 모드에서, 제 2 스캔라인은 제 1 제어회로가 제 1 화소전극에 작용하도록 제어하여, 제 1 화소전극이 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이게 하고, 블랙 화면에 대응되는 이미지를 디스플

레이하는 상태에 놓인 제 1 화소전극을 통해 잘못된 좌안 이미지와 우안 이미지를 차단할 수 있어, 3D 양안의 신호 크로스토크를 감소시킬 수 있으며, 또한 제 3 스캔라인은 제 2 제어회로가 제 2 화소전극과 제 3 화소전극에 작용하도록 제어하여, 제 2 화소전극과 제 3 화소전극 사이의 전압차를 변경함으로써, 제 2 화소전극과 제 3 화소전극 사이에 0이 아닌 전압차가 구비되며, 이로써 3D 디스플레이 모드에서의 대시야각의 색상 차이를 감소시킬 수 있다.

도면의 간단한 설명

[0028]

도 1은 종래 기술 중 어레이 기관의 화소구조도이다.

도 2는 도 1 중의 화소구조의 등가회로도이다.

도 3은 본 발명의 어레이 기관의 일 실시예의 구조도이다.

도 4는 도 3의 어레이 기관 중, 화소유닛의 일 실시예의 구조도이다.

도 5는 도 4의 화소유닛의 구조의 등가회로도이다.

도 6은 본 발명의 액정 디스플레이 패널의 일 실시예의 측시 구조도이다.

도 7은 도 6의 액정 디스플레이 패널의 일 실시예 중, 액정 디스플레이 패널 중의 어레이 기관과 구동장치만 도시한 평면 구조도이다.

발명을 실시하기 위한 구체적인 내용

[0029]

이하 도면과 실시예를 결합하여 본 발명에 대해 상세히 설명한다.

[0030]

도 3 내지 도 5를 참조하면, 본 발명의 어레이 기관의 일 실시예에서, 어레이 기관은 다수의 제 1 스캔라인(11), 다수의 제 2 스캔라인(12), 다수의 제 3 스캔라인(13), 다수의 데이터라인(14) 및 다수의 행렬로 배열되는 화소유닛(15)을 포함한다. 어레이 기관은 공통전압을 입력하기 위한 공통전극(16)을 더 포함한다. 각각의 화소유닛(15)은 하나의 제 1 스캔라인(11), 하나의 제 2 스캔라인(12), 하나의 제 3 스캔라인(13) 및 데이터라인(14)에 대응된다.

[0031]

그 중, 도 5를 참조하면, 각각의 화소유닛(15)은 제 1 화소전극(M1), 제2 화소전극(M2) 및 제 3 화소전극(M3), 및 각각 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3)에 작용하는 제 1 스위치(Q1), 제 2 스위치(Q2) 및 제 3 스위치(Q3)를 포함한다. 제 1 스위치(Q1)의 제어단, 제 2 스위치(Q2)의 제어단 및 제 3 스위치(Q3)의 제어단은 모두 본 화소유닛(15)에 대응되는 제 1 스캔라인(11)과 연결되어 제 1 스캔신호를 수신하고; 제 1 스위치(Q1)의 입력단, 제 2 스위치(Q2)의 입력단 및 제 3 스위치(Q3)의 입력단은 모두 본 화소유닛(15)에 대응되는 데이터라인(14)과 전기적으로 연결되며; 제 1 스위치(Q1)의 출력단은 제 1 화소전극(M1)과 전기적으로 연결되고, 제 2 스위치(Q2)의 출력단은 제 2 화소전극(M2)과 전기적으로 연결되며, 제 3 스위치(Q3)의 출력단은 제 3 화소전극(M3)과 전기적으로 연결된다. 제 1 스캔라인(11)이 제 1 스캔신호를 입력 시, 제 1 스위치(Q1), 제 2 스위치(Q2) 및 제 3 스위치(Q3)가 도통되고, 데이터라인(14)은 각각 제 1 스위치(Q1), 제 2 스위치(Q2) 및 제 3 스위치(Q3)를 통해 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3)에 데이터신호를 제공하여, 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3)이 작동하도록 구동시킨다. 본 실시예에서, 제 1 스위치(Q1), 제 2 스위치(Q2) 및 제 3 스위치(Q3)는 모두 박막 트랜지스터이며, 그 제어단은 박막 트랜지스터의 게이트에 대응되고, 그 입력단은 박막 트랜지스터의 소스에 대응되며, 그 출력단은 박막 트랜지스터의 드레인에 대응된다. 물론, 기타 실시예에서, 제 1 스위치(Q1), 제 2 스위치(Q2)와 제 3 스위치(Q3)는 트라이오드, 달링턴 트랜지스터 등일 수 있으며, 여기서는 제한을 두지 않는다.

[0032]

그 중, 모든 제 2 스캔라인(12)은 어레이 기관의 주변 영역(화소영역 이외의 영역)에서 전기적으로 연결된다. 물론, 기타 실시예에서, 모든 제 2 스캔라인(12)은 어레이 기관의 내부영역(화소영역)에서 전기적으로 연결될 수 있고, 또는 모든 제 2 스캔라인(12)은 상호 독립적인 것일 수 있으며, 이에 대해서는 구체적으로 한정하지 않는다.

[0033]

액정 디스플레이 기술에서, 액정 디스플레이 패널이 디스플레이를 구현하는 원리는 어레이 기관 중의 화소전극과 컬러필터 기관 중의 공통전극 사이에 일정한 전압차가 존재하도록 함으로써, 화소전극이 상응하는 이미지를 정상적으로 디스플레이할 수 있게 하는 것으로, 어레이 기관 중의 화소전극과 컬러필터 기관 중의 공통전극 사이의 전압차가 0인 경우, 화소전극은 블랙 화면에 대응되는 이미지를 디스플레이한다. 컬러필터 기관 중의 공통

전극이 인가하는 공통전압은 어레이 기판 중의 공통전극이 인가하는 공통전압과 동일하다.

[0034]

본 실시예에서, 화소유닛은 제 1 제어회로(151)와 제 2 제어회로(152)를 더 포함한다. 제 2 스캔라인(12)은 제 1 제어회로(151)와 전기적으로 연결되어 제 1 제어회로(151)를 제어하며, 제 1 제어회로(151)는 제 1 화소전극(M1)과 공통전극(16)에 연결된다. 제 1 제어회로(151)는 제 2 스캔라인(12)이 제 2 스캔신호를 입력 시 제 1 화소전극(M1)에 작용하여 제 1 화소전극(M1)과 공통전극(16) 사이의 전압차가 0이 되도록 제어하여, 제 1 화소전극이 블랙 화면을 디스플레이하는 전압상태에 놓이게 한다. 제 3 스캔라인(13)은 제 2 제어회로(152)와 연결되어 제 2 제어회로(152)를 제어하며, 제 2 제어회로(152)는 제 3 스캔라인이 제 3 스캔신호를 입력 시 제 2 화소전극(M2)과 제 3 화소전극(M3)에 작용하여 제 2 화소전극(M2)과 제 3 화소전극(M3) 사이의 전압차를 변경시킨다.

[0035]

구체적으로, 제 1 제어회로(151)는 제 4 스위치(Q4)를 포함하고, 제 4 스위치(Q4)는 제어단, 제 1 단 및 제 2 단을 포함한다. 그 중, 제 4 스위치(Q4)의 제어단은 제 2 스캔라인(12)과 전기적으로 연결되고, 제 4 스위치(Q4)의 제 1 단은 제 1 화소전극(M1)과 전기적으로 연결되며, 제 4 스위치(Q4)의 제 2 단은 공통전극(16)과 전기적으로 연결된다. 제 2 스캔라인(12)이 제 2 스캔신호를 입력 시 제 4 스위치(Q4)가 도통되며, 제 4 스위치(Q4)가 도통되는 시간 내에 제 1 화소전극(M1)과 공통전극(16) 사이의 전압차가 0이 되도록 제어하여 제 1 화소전극(M1)이 블랙화면을 디스플레이하는 전압 상태에 놓이게 한다. 제 2 제어회로(152)는 제 5 스위치(Q5), 제 1 분압 커패시터(C1) 및 제 2 분압 커패시터(C2)를 포함한다. 그 중, 제 1 분압 커패시터(C1)는 제 1 스캔라인(11)을 형성하는 금속과 데이터라인(14)을 형성하는 금속으로 구성되고, 제 2 분압 커패시터(C2)는 제 1 스캔라인(11)을 형성하는 금속과 투명전극으로 구성된다. 제 5 스위치(Q5)는 제어단, 제 1 단 및 제 2 단을 포함한다. 제 5 스위치(Q5)의 제어단은 제 3 스캔라인(13)과 전기적으로 연결되고, 제 5 스위치(Q5)의 제 1 단은 제 1 분압 커패시터(C1)의 일단과 연결되며, 제 1 분압 커패시터(C1)의 타단은 제 2 화소전극(M2)과 연결되고, 제 5 스위치(Q5)의 제 2 단은 제 3 화소전극(M3)과 연결되며, 제 2 분압 커패시터(C2)의 일단은 제 1 분압 커패시터(C1)의 일단과 연결되고, 제 2 분압 커패시터(C2)의 타단은 공통전극과 연결된다. 제 3 스캔라인(13)이 제 3 스캔신호를 입력 시 제 5 스위치(Q5)가 도통되고, 제 2 화소전극(M2)은 제 1 분압 커패시터(C1)와 제 5 스위치(Q5)를 통해 제 3 화소전극(M3)과 연결되며, 제 1 분압 커패시터(C1), 제 2 분압 커패시터(C2) 및 제 5 스위치(Q5)의 작용에 의해 제 2 화소전극(M2)의 전압과 제 3 화소전극의 전압에 모두 변화가 발생됨으로써, 제 2 화소전극(M2)과 제 3 화소전극(M3) 사이의 전압차가 변경된다. 본 실시예의 제 4 스위치(Q4)와 제 5 스위치(Q5)는 모두 박막 트랜지스터이며, 제 4 스위치(Q4)의 제어단과 제 5 스위치(Q5)의 제어단은 박막 트랜지스터의 게이트에 대응되고, 제 4 스위치(Q4)의 제 1 단과 제 5 스위치(Q5)의 제 1 단은 박막 트랜지스터의 소스에 대응되며, 제 4 스위치(Q4)의 제 2 단과 제 5 스위치(Q5)의 제 2 단은 박막 트랜지스터의 드레인에 대응된다.

[0036]

기타 실시예에서, 제 4 스위치(Q4)와 제 5 스위치(Q5)는 트라이오드, 달링턴 트랜지스터일 수 있으며, 여기서는 제한을 두지 않는다.

[0037]

본 실시예의 어레이 기판을 통해, 2D 디스플레이 모드 및 3D 디스플레이 모드에서의 대시야각의 색상 차이를 감소시킬 수 있고, 또한 2D 디스플레이 모드에서의 개구율을 향상시킬 수 있으며, 3D의 양안 신호의 크로스토크를 저하시킬 수 있다.

[0038]

2D 디스플레이 모드에서, 공통전극(16)은 고정불변의 공통전압을 입력하며, 일행의 화소유닛(15)에 대해 스캔을 수행 시, 먼저 제 1 스캔라인(11)에 제 1 스캔신호를 입력하여 제 1 스위치(Q1), 제 2 스위치(Q2) 및 제 3 스위치(Q3)의 도통을 제어하고, 데이터라인(14)은 제 1 스위치(Q1), 제 2 스위치(Q2) 및 제 3 스위치(Q3)를 통해 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3)에 데이터신호를 입력함으로써, 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3)이 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이게 한다. 이 디스플레이 모드에서, 제 2 스캔라인(12)은 로우레벨(-2~-12V)의 제 4 스캔신호를 입력하여 제 4 스위치(Q4)의 차단을 제어한다. 예를 들어 -6V의 로우레벨 스캔신호를 입력하여 제 4 스위치(Q4)가 2D 디스플레이 모드에서 차단된 상태를 유지하게 함으로써, 제 1 화소전극(M1)이 공통전극(16)과 연통되지 못하게 하고, 나아가 제 1 화소전극(M1)이 2D 화면을 디스플레이하는 전압 상태에 놓이게 한다. 즉 2D 디스플레이 모드에서, 3개의 화소전극(M1, M2, M3)은 모두 정상적으로 2D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이며, 이로써 2D 디스플레이 모드에서의 개구율을 향상시킬 수 있다.

[0039]

이때, 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3)은 동일한 전압을 가지며, 이때 3자 간의 전압차는 0이다. 이어서, 제 1 스캔라인(11)은 스캔신호의 입력을 중지하여, 3개의 스위치(Q1, Q2, Q3)를 차단시키고, 제 3 스캔라인(13)이 제 3 스캔신호를 입력하여 제 5 스위치(Q5)의 도통을 제어한다. 정극성(즉 데이터신호가 공통전압보다 큰)이 반전 구동되는 동안, 제 5 스위치(Q5)가 도통 시 제 3 화소전극(M3)의 일부 전하가 제

1 분압 커패시터(C1)와 제 2 분압 커패시터(C2)로 전이되어, 제 3 화소전극(M3)의 전압을 저하시키고, 또한 제 2 화소전극(M2)의 전압은 제 1 분압 커패시터(C1)를 통해 증가됨으로써, 제 2 화소전극(M2)과 제 3 화소전극(M3)의 전압을 변경시켜 양자의 전압이 달라지게 되며, 따라서 제 2 화소전극(M2)과 제 3 화소전극(M3) 사이의 전압차에 변화가 발생하여, 즉 양자의 전압차가 더이상 0이 아니게 된다. 이러한 경우, 제 1 화소전극(M1)의 전압은 여전히 이전 데이터라인(14)이 데이터신호를 입력 시의 전압을 유지하고 있고, 제 2 화소전극(M2)의 전압은 증가되며, 제 3 화소전극(M3)의 전압은 감소함으로써, 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3) 둘씩 사이의 전압이 모두 달라지고, 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3) 둘씩 사이에 0이 아닌 전압차가 존재하게 된다. 부극성(데이터신호가 공통전압보다 작은)이 반전 구동되는 동안, 제 5 스위치(Q5)가 도통시 제 1 분압 커패시터(C1)와 제 2 분압 커패시터(C2)의 일부 전하가 제 3 화소전극(M3)으로 전이되어, 제 3 화소전극(M3)의 전압을 증가시키고, 또한 제 2 화소전극(M2)의 전압은 제 1 분압 커패시터(C1)를 통해 감소됨으로써, 제 2 화소전극(M2)과 제 3 화소전극(M3)의 전압을 변경시켜 양자의 전압이 달라지게 되며, 따라서 제 2 화소전극(M2)과 제 3 화소전극(M3) 사이의 전압차에 변화가 발생하여, 즉 양자의 전압차가 더이상 0이 아니게 된다. 이러한 경우, 제 1 화소전극(M1)의 전압은 여전히 이전 데이터라인(14)이 데이터신호를 입력 시의 전압을 유지하고 있고, 제 2 화소전극(M2)의 전압은 감소되며, 제 3 화소전극(M3)의 전압은 증가함으로써, 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3) 둘씩 사이의 전압이 모두 달라지고, 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3) 둘씩 사이에 0이 아닌 전압차가 존재하게 된다. 따라서, 정극성 반전이든, 부극성 반전이든, 제 5 스위치(Q5)가 도통 시 제 1 분압 커패시터(C1)와 제 2 분압 커패시터(C2)의 작용에 의해 모두 제 2 화소전극(M2)과 제 3 화소전극(M3) 사이의 전압차에 변화가 발생되어 3 개의 화소전극(M1, M2, M3) 사이의 전압차가 0이 아니게 된다. 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3) 3자 사이의 전압이 모두 다르므로, 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3)이 각각 대응되는 액정영역 중 액정분자의 편향 역시 다르며, 따라서 2D 디스플레이 모드에서 대시야각으로 관찰 시 관찰되는 색상 차이를 감소시키고, 색상 왜곡을 감소시킬 수 있다.

[0040]

3D 디스플레이 모드에서, 공통전극(16)은 고정불변의 공통전압을 입력하고, 제 2 스캔라인(12)은 하이레벨(0V~33V)의 제 2 스캔신호를 입력하여 제 4 스위치(Q4)의 도통을 제어한다. 예를 들어 10V의 하이레벨 스캔신호를 입력하여, 제 4 스위치(Q4)가 3D 디스플레이 모드에서 도통된 상태를 유지하게 한다. 제 1 스캔라인(11)은 제 1 스캔신호를 입력하여 제 1 내지 제 3 스위치(Q1, Q2, Q3)의 도통을 제어하고, 데이터라인(14)은 각각 3개의 스위치(Q1, Q2, Q3)를 통해 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3)에 데이터신호를 입력한다.

[0041]

이때 제 4 스위치(Q4)가 도통된 상태이므로, 제 1 화소전극(M1)과 공통전극(16)이 전기적으로 연결되며, 정, 부극성 반전의 구동방식에 의해, 제 1 화소전극(M1)과 공통전극(16)이 전기적으로 연결될 때 양자 간에 전하 전이가 발생되어, 제 1 화소전극(M1)의 전압이 공통전극(16)의 전압 쪽에 가까워지게 된다. 구체적으로, 정극성 반전 시, 제 1 화소전극(M1)의 전압이 공통전극(16)의 공통전압보다 크므로, 제 1 화소전극(M1)의 일부 전하가 공통전극(16)으로 전이되어, 제 1 화소전극(M1)의 전압이 감소하게 되며, 최종적으로 공통전극(16)과 동일한 전압까지 감소되어, 제 1 화소전극(M1)과 공통전극(16)이 전하 균형 상태를 이루게 된다. 공통전극(16)의 전압은 여전히 불변함을 유지하며, 제 1 화소전극(M1)에서 전이된 전하는 공통전극(16)을 통해 방출된다. 부극성 반전 시, 제 1 화소전극(M1)의 전압은 공통전극(16)의 공통전압보다 작으므로, 공통전극(16)의 일부 전하가 제 1 화소전극(M1)으로 전이되어 제 1 화소전극(M1)의 전압이 증가하게 되며, 최종적으로 공통전극(16)과 동일한 전압까지 증가되어 제 1 화소전극(M1)과 공통전극(16)이 전하 균형 상태를 이루게 된다. 제 4 스위치(Q4)가 도통 시의 전류 통과 능력을 제어함으로써 제 1 화소전극(M1)과 공통전극(16) 사이의 전하 전이 속도가 제어되며, 따라서 제 4 스위치(Q4)의 제어 작용 하에, 제 4 스위치(Q4)가 도통되는 시간 내에 제 1 화소전극(M1)과 공통전극(16)이 전하 균형 상태에 이르며, 즉 양자의 전압이 같아지게 됨으로써, 제 1 화소전극(M1)과 공통전극(16) 사이의 전압차가 0이 되고, 따라서 제 1 화소전극(M1)이 블랙화면을 디스플레이하는 전압상태, 즉 제 1 화소전극(M1)의 전압이 공통전극(16)의 공통전압과 동일한 상태에 놓이게 된다. 따라서, 데이터라인(14)이 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3)에 데이터신호를 입력 시, 제 1 화소전극(M1)은 제 4 스위치(Q4)의 도통 작용에 의해 그 전압이 공통전극(16)의 전압과 같게 되어 제 1 화소전극(M1)이 블랙화면에 대응되는 이미지를 디스플레이하는 상태에 놓이게 되고, 제 2 화소전극(M2)과 제 3 화소전극(M3)은 정상적으로 3D 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이게 된다. 이때 제 2 화소전극(M2)과 제 3 화소전극(M3)은 동일한 전압을 갖는다.

[0042]

이어서, 제 1 스캔라인(11)은 제 1 스캔신호의 입력을 중지하여, 제 1 스위치(Q1), 제 2 스위치(Q2) 및 제 3 스위치(Q3)를 차단시키고, 제 3 스캔라인(13)은 제 3 스캔신호를 입력하여 제 5 스위치(Q5)의 도통을 제어하며,

제 2 화소전극(M2)의 전압은 제 1 분압 커패시터(C1)의 작용을 통해 증가(또는 감소)하고, 제 3 화소전극(M3)은 제 1 분압 커패시터(C1)와 제 2 분압 커패시터(C2)의 작용을 통해 감소(또는 증가)함으로써, 제 2 화소전극(M2)과 제 3 화소전극(M3)의 전압에 모두 변화가 발생하여, 제 2 화소전극(M2)과 제 3 화소전극(M3)의 전압이 달라지게 되며, 즉 제 2 화소전극(M2)과 제 3 화소전극(M3) 사이에 0이 아닌 전압차가 존재하게 됨으로써, 3D 디스플레이 모드에서 대시야각으로 관람 시 관찰되는 색상 차이를 감소시키고, 색상 왜곡을 감소시킬 수 있다. 구체적인 원리 과정은 상기 2D 디스플레이 모드의 과정을 참고할 수 있으므로, 여기서는 일일이 중복 설명하지 않는다.

[0043]

또한, 본 실시예에서, 제 1 화소전극(M1), 제 2 화소전극(M2) 및 제 3 화소전극(M3)은 열 방향을 따라 순차적으로 배열되며, 이웃한 두 행의 화소유닛(15)은 각각 3D 화면에 대응되는 좌안 이미지와 우안 이미지를 디스플레이한다. 3D 디스플레이 모드에서, 제 4 스위치(Q4)의 작용을 통해 제 1 화소전극(M1)이 블랙화면에 대응되는 이미지를 디스플레이하는 상태에 놓이며, 상기 블랙화면에 대응되는 이미지를 디스플레이하는 상태에 놓인 제 1 화소전극(M1)은 블랙 매트릭스와 등가임으로써, 이웃한 두 행의 화소유닛(15) 중, 좌안 이미지를 디스플레이하는 화소전극(일행의 화소유닛 중의 제 2 화소전극과 제 3 화소전극)과 우안 이미지를 디스플레이하는 화소전극(또 다른 일행의 화소유닛 중의 제 2 화소전극과 제 3 화소전극) 사이에 블랙 매트릭스가 존재하게 되며, 상기 블랙 매트릭스를 통해 좌안 이미지와 우안 이미지의 크로스토크 신호를 차단하여 3D 디스플레이 모드에서의 양안의 신호 크로스토크를 저하시킬 수 있다.

[0044]

물론, 대안적인 실시예에서, 3개의 화소전극은 행 방향을 따라 배열될 수도 있다. 이때 이웃한 두 열의 화소유닛은 각각 3D 화면에 대응되는 좌안 이미지와 우안 이미지를 디스플레이하며, 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓인 제 1 화소전극을 통해, 3D 디스플레이 모드에서의 양안의 신호 크로스토크를 감소시킬 수 있다. 제 2 제어회로는 제 2 분압 커패시터를 포함하지 않고, 즉 제 1 분압 커패시터가 제 2 분압 커패시터를 통하지 않고 공통전극과 연결될 수도 있고, 또한 제 1 분압 커패시터는 공통전극과 연결되지 않을 수도 있다. 이때 제 5 스위치가 도통 시, 제 3 화소전극의 전압은 제 2 분압 커패시터를 통해 감소되고, 제 2 화소전극의 전압은 제 1 분압 커패시터를 통해 증가되며, 제 3 화소전극의 감소된 전압은 제 2 화소전극의 증가된 전압과 기본적으로 동일하다. 이러한 방식을 통해, 제 2 화소전극과 제 3 화소전극 사이의 전압차를 변경시켜 3개의 화소전극의 전압이 달라지도록 할 수 있으며, 이로써 대시야각에서 관찰되는 색상 차이를 감소시켜 더욱 우수한 LCS 효과를 획득할 수 있다.

[0045]

상기 방식을 통하여, 본 실시예의 어레이 기판은 제 1 제어회로(151)와 제 2 제어회로(152)의 작용 하에, 2D 디스플레이 모드의 개구율을 향상시키고, 3D 디스플레이 모드에서의 양안의 신호 크로스토크를 감소시킬 수 있는 동시에, 2중 디스플레이 모드에서의 대시야각에서 관찰되는 색상 차이를 감소시켜 대시야각으로 확대시킬 수 있다. 또한, 종래 기술과 달리, 본 실시예는 하나의 데이터라인(14)만으로 상응하는 하나의 화소유닛(15)을 구동시키므로, 데이터라인의 사용량을 줄일 수 있으며, 따라서 데이터 구동 칩의 수량을 감소시킬 수 있다. 예를 들어 종래 기술에서 n개의 데이터 구동 칩의 구동이 필요한 경우, 본 발명의 어레이 기판을 사용하면 n/2개의 데이터 구동 칩만 필요하다. 비록 본 실시예는 하나의 제 2 스캔라인(12)이 추가되어, 이에 상응하게 스캔 구동 칩의 수량도 증가할 수 있으나, 스캔 구동 칩은 데이터 구동 칩에 비해 훨씬 저렴하므로, 역시 생산 원가를 효과적으로 절감할 수 있다. 또한, 본 실시예의 어레이 기판은 모든 제 2 스캔라인(12)을 어레이 기판의 주변 영역에서 전기적으로 연결하기 때문에, 하나의 스캔 구동 칩만으로 제 2 스캔라인(12)에 대해 스캔을 수행할 수 있어, 비용이 더욱 절감된다.

[0046]

또한, 대안적인 실시예에서, 제 1 제어회로는 공통전극과 연결되지 않고, 정전압 출력을 갖는 기준 전압원과 연결될 수 있으며, 상기 기준 전압원이 출력하는 정전압은 공통전극의 공통전압과 동일하다. 이때 제 4 스위치의 제 1 단은 제 1 화소전극과 연결되고, 제 2 단은 상기 기준 전압원과 연결되며, 제 2 스캔라인은 제 4 스위치가 도통 시 제 1 화소전극과 기준 전압원 사이에 전하 전이가 발생하도록 제어하여, 제 1 화소전극의 전압을 기준 전압원의 전압과 같아지게 하며, 나아가 제 1 화소전극과 공통전극 사이의 전압차가 0이 되도록 하여, 제 1 화소전극이 블랙 화면에 대응되는 전압신호를 발생시키게 한다.

[0047]

대안적인 실시예에서, 제 1 제어회로는 제 2 스캔라인이 제 2 스캔신호를 입력 시 제 1 화소전극의 데이터신호가 완전히 방출되도록 제어하여, 제 1 화소전극에 디스플레이하기 위한 데이터신호가 없게 함으로써 제 1 화소전극이 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이도록 할 수 있다. 예를 들어, 제 1 제어회로는 하나의 스위치 소자일 수 있으며, 제 1 화소전극은 상기 스위치 소자를 통해 접지되고, 제 1 제어회로는 제 2 스캔라인이 제 2 스캔신호를 입력 시 제 1 화소전극 및 접지단과 전기적으로 연결되어, 제 1 화소전극이 접지단을 통해 방전되도록 함으로써, 제 1 화소전극이 블랙 화면에 대응되는 이미지를 디스플레이하는 상태에 놓이

게 한다.

[0048] 또한, 상기 실시예에서 제 2 제어회로는 2개의 분압 커패시터를 사용하여 제 2 화소전극과 제 3 화소전극의 전압을 변경하나, 기타 실시예에서는 2개의 분압 저항을 통해 구현할 수도 있다. 즉 제 2 제어회로는 제어 스위치 및 함께 직렬 연결되는 2개의 분압 저항을 포함하며, 이때 제 2 화소전극은 저항 스트링의 일단에 연결되고, 저항 스트링의 타단은 접지되며, 제어 스위치의 일단은 2개의 저항 사이에 연결되고, 제어 스위치의 타단은 제 3 화소전극과 연결된다. 제 3 스캔라인이 제어스위치의 도통을 제어 시, 제 2 화소전극의 전압은 2개의 분압 저항을 통해 분압된 후 저하되고, 제 3 화소전극은 하나의 분압 저항을 통해 분압된 후 저하되며, 제 2 화소전극의 전압이 저하되는 정도는 제 3 화소전극의 전압이 저하되는 정도보다 크기 때문에, 2개의 분압 저항의 작용에 의해 제 2 화소전극과 제 3 화소전극의 전압이 모두 저하되며, 저하되는 정도가 다르므로 인하여 제 2 화소전극과 제 3 화소전극의 전압 역시 달라지게 되며, 따라서 3개의 화소전극 사이의 전압이 모두 다르게 되어 LCS효과를 얻을 수 있다.

[0049] 도 6을 참조하면, 본 발명의 액정 디스플레이 패널의 실시예에서, 액정 디스플레이 패널은 어레이 기관(601), 컬러필터 기관(602) 및 어레이 기관(601)과 컬러필터 기관(602) 사이에 위치하는 액정층(603)을 포함한다. 그 중, 어레이 기관(601)은 도 3에 도시된 어레이 기관이다. 또한, 본 실시예의 액정 디스플레이 패널은 다수의 제 1 스캔 구동장치(604), 하나의 제 2 스캔 구동장치(605), 다수의 제 3 스캔 구동장치(606) 및 다수의 데이터 구동장치(607)를 더 포함한다. 기타 실시예에서, 어레이 기관(601)은 상기 어느 하나의 실시예 중의 어레이 기관일 수 있다.

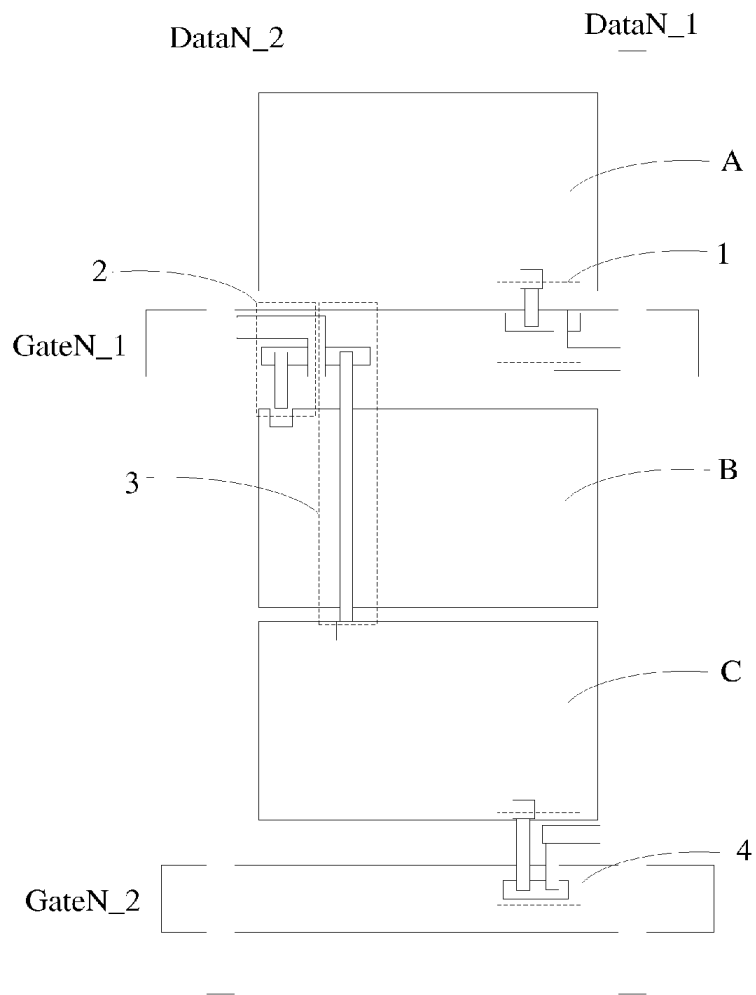
[0050] 도 7을 참조하면, 도 7은 도 6의 액정 디스플레이 패널의 평면 구조도이다. 그 중, 각각의 제 1 스캔 구동장치(604)는 하나의 제 1 스캔라인(11)과 연결되어 제 1 스캔라인(11)에 제 1 스캔신호를 입력하고; 제 2 스캔 구동장치(605)는 모든 제 2 스캔라인(12)과 연결되어 모든 제 2 스캔라인에 제 2 스캔신호와 제 4 스캔신호를 입력하며; 각각의 제 3 스캔 구동장치(606)는 하나의 제 3 스캔라인(13)과 연결되어 제 3 스캔라인(13)에 제 3 스캔신호를 입력하며; 각각의 데이터 구동장치(607)는 하나의 데이터라인(14)과 연결되어 데이터라인에 데이터신호를 입력한다. 제 1 스캔 구동장치(604), 제 2 스캔 구동장치(605), 제 3 스캔 구동장치(606) 및 데이터 구동장치(607)가 공동으로 액정 디스플레이 패널의 디스플레이를 구동시킨다. 제 1 스캔 구동장치(604), 제 2 스캔 구동장치(605), 제 3 스캔 구동장치(606)는 스캔 구동 칩으로 구현될 수 있으며, 물론 개별 소자로 구성되는 스캔 구동회로를 통해 구현될 수도 있다. 데이터 구동장치(607)는 데이터 구동 칩으로 구현될 수 있으며, 물론 마찬가지로 개별 소자로 구성되는 데이터 구동회로를 통해 구현될 수도 있다. 본 실시예의 액정 디스플레이 패널은 종래 기술과 비교하여, 2D 디스플레이 모드의 개구율을 향상시키고, 3D 디스플레이 모드에서의 양안 신호의 크로스토크를 감소시킬 수 있을 뿐만 아니라, 2중 디스플레이 모드에서의 대시야각으로 관찰되는 색상 차이를 감소시키고 광시야각으로 대시킬 수 있으며, 또한 데이터 구동장치의 수량을 감소시켜 비용을 효과적으로 절감할 수 있다.

[0051] 또한, 기타 실시예에서, 모든 제 2 스캔라인은 상호 독립적일 수 있으며, 이때 액정 디스플레이 패널은 다수의 제 2 스캔 구동장치를 포함하여, 각각의 스캔 구동장치를 하나의 제 2 스캔라인과 연결시킬 수 있다.

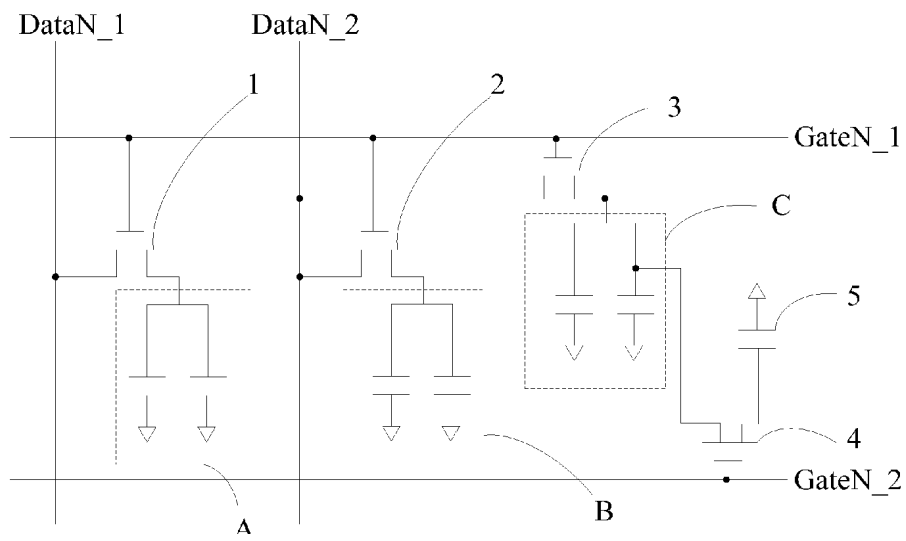
[0052] 이상은 단지 본 발명의 실시방식일뿐, 결코 이로써 본 발명의 범위를 제한하는 것은 아니며, 본 발명의 명세서 및 도면의 내용을 이용하여 실시되는 등가의 구조 또는 등가의 과정 변환, 또는 직접 또는 간접적으로 기타 관련 기술 분야에 응용하는 경우, 모두 같은 이치로 본 발명의 보호 범위 내에 포함된다.

도면

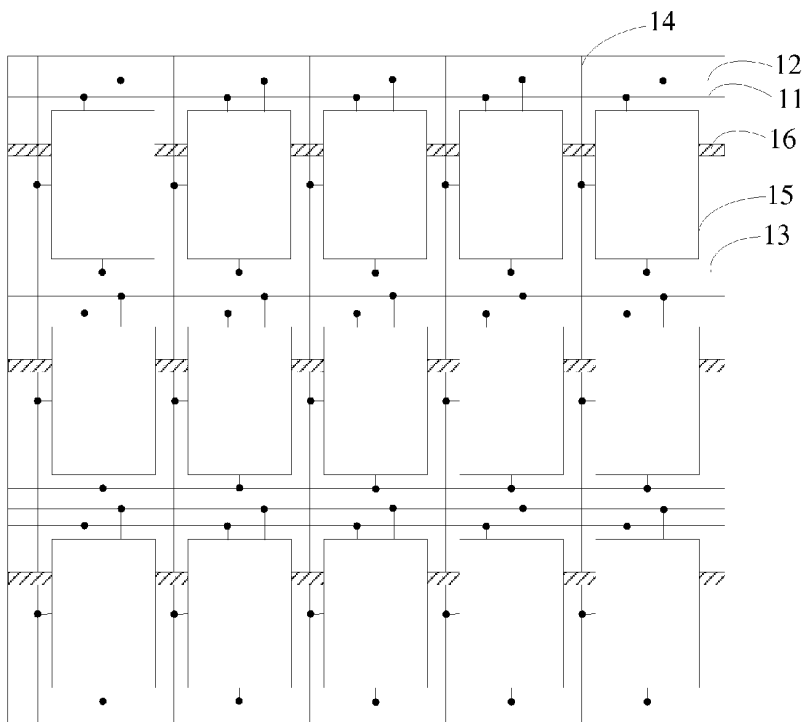
도면1



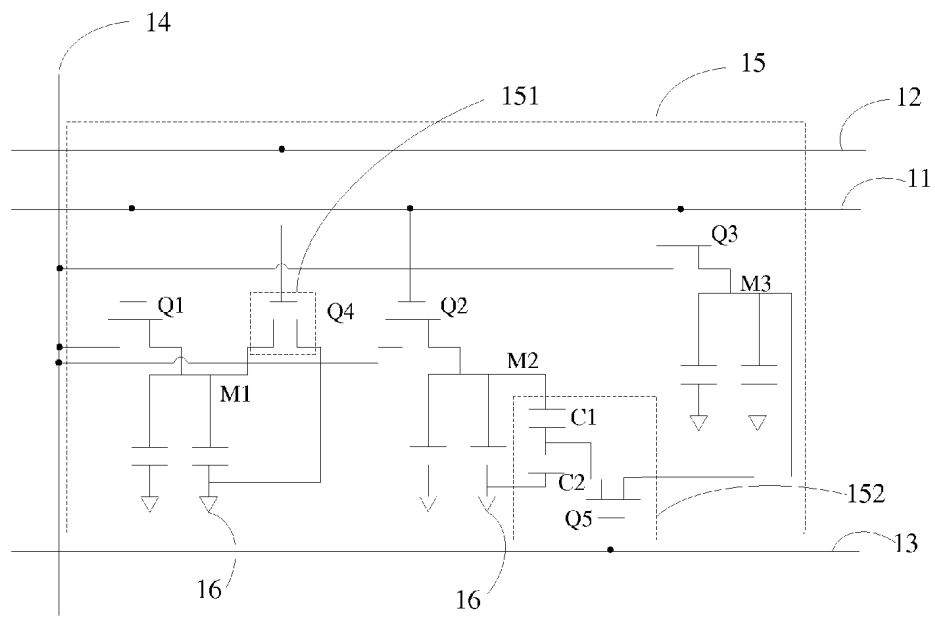
도면2



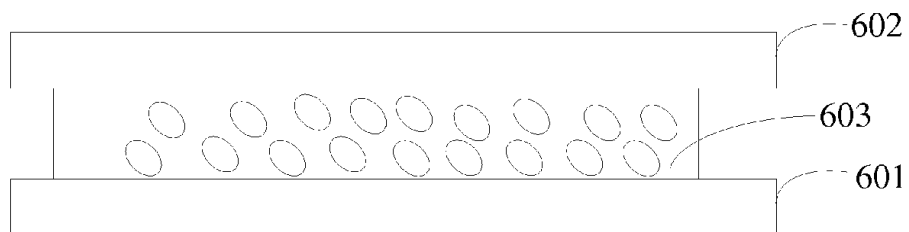
도면3



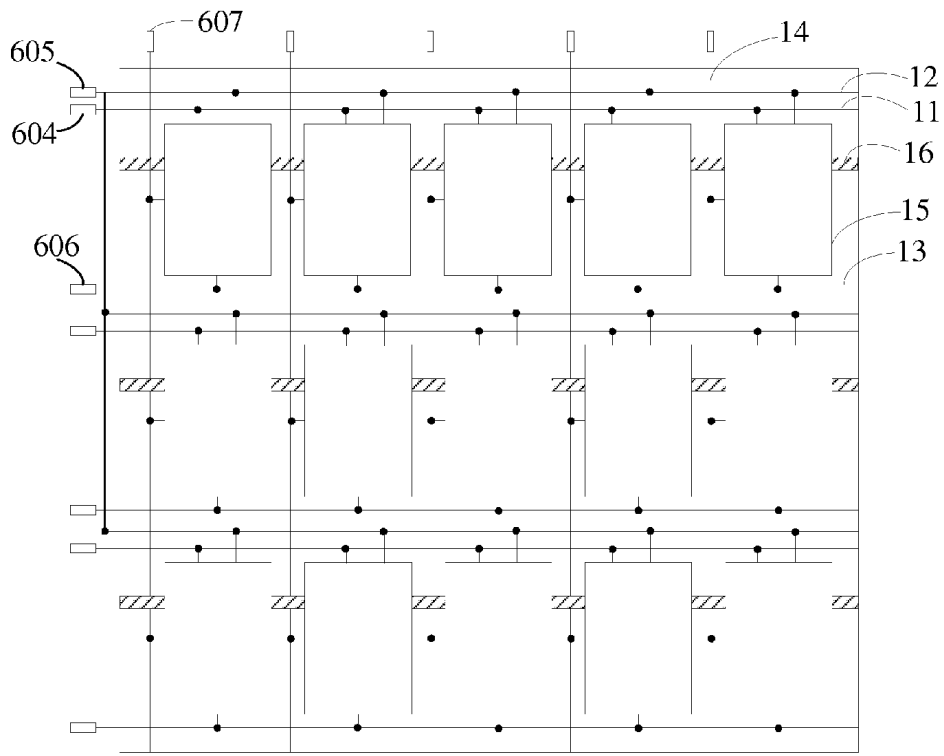
도면5



도면6



도면7



专利名称(译)	标题：阵列基板和液晶显示板		
公开(公告)号	KR1020160033784A	公开(公告)日	2016-03-28
申请号	KR1020167004702	申请日	2013-08-07
[标]申请(专利权)人(译)	深圳市华星光电技术有限公司		
申请(专利权)人(译)	中国深圳恒星光电科技有限公司		
[标]发明人	XUE JINGFENG 수에징펑 HSU JE HAO 슈저하오 YAO XIAOHUI 요우쇼후이		
发明人	수에,징펑 슈,저하오 요우,쇼후이		
IPC分类号	G09G3/36 G02F1/133 G02F1/1362 G02F1/1368 H01L27/12 H04N13/04		
CPC分类号	G09G3/3648 G02F1/13306 G02F1/136213 G02F1/136286 G02F1/1368 G02F1/136209 H01L27/1255 H01L27/124 H04N13/0409 H04N13/0452 H04N13/0497 G02F1/13439 G02F2001/136222 G09G3/36 H04N13/31 H04N13/356 H04N13/398		
代理人(译)	朴素贤		
优先权	201310320358.8 2013-07-26 CN		
其他公开文献	KR101789947B1		
外部链接	Espacenet		

摘要(译)

本发明提供了一种阵列基板和液晶显示面板。其中，在阵列基板中，每个像素单元包括第一像素电极，第二像素电极和第三像素电极。每个像素单元包括第一控制电路和第二控制电路。第一控制电路影响第一像素电极，使得第一像素电极处于在3D显示模式下显示对应于黑色屏幕的图像的状态。第二控制电路影响第二像素电极和第三像素电极，以改变第二像素电极和第三像素电极之间的电压差。通过上述方式，本发明可以在3D显示模式下最小化宽视角的色差，提高2D显示模式下的开口率，以及减小双眼信号的串扰。此外，它可以减少数据驱动器的数量并降低成本。

