





(spacer)

(LC)

(DAC)

(flatness)

(suscep  
(1

tibility)  
0)

DAC

. 2 DAC

가 2 . Digicon STV 2050

, 1 DAC

16 x 16

Digicon

가

3

가

( )

가

1

, LCD/LCOS

(V<sub>ITO</sub>)  
DAC

가

가

, LC DC

(20)

2

2

4

DAC

(20)

" Dmax<sub>1</sub>"

DAC(22)

DAC

DAC(22)

DAC(

26)

0 Dmax<sub>2</sub>

(30)

, Vref(DAC 24 28 )

가

, 5

(LUT)(21)

" " (LUT)(21)

)

, Vref

, DAC(22)가 Dmax<sub>1</sub>

DAC

224

가

UT(21)

5 가 DAC(22)

, (" Dmax<sub>2</sub>"

) DAC

0

DAC(26)

, 0 가

DAC(26)

. DAC(26) 가

(30)

DAC(22)

5 가

, Dmax<sub>2</sub>, Dmin

DAC(26)

,

( )

, DAC(22) Dmax<sub>1</sub>

DAC 224

DAC(26)

" Dmin"

DAC 224가

, 5

가 DAC(22)

, (" D

min"

) DAC

224가 DAC(26)

, 5

가 DAC(26)

. DAC

(26)

가

(30)

DAC(22)

( 4

)

DAC

"

"

"

"

Vref 5

4 DAC 224 , 74 ( DAC(22) Dmax<sub>1</sub> 74) DAC , DAC(26) Dmax<sub>2</sub> 65 DAC 0 . D , DAC 0 DAC 100 . D min DAC 215 , DAC(22) Dmax<sub>1</sub> Dmin , " " Dmax<sub>1</sub> Dmax<sub>2</sub> " " Dmax<sub>1</sub> Dmin , DAC(22) (25) 가 [ (21) 가 ] , 가 , DAC(26) DAC(24) (Vref) (29) 가 [ (21) 가 ] , 가 DAC(28) (Vref) , 1 , 1 ( ) .

가 (flat - field) , (25, 29) .

DAC V<sub>ITO</sub> DAC , 2 .

1 2 , (20) , 가 , 가 DAC (10) , - 1 DAC(22) 2 DAC(24) , 가 , 1 DAC(22) , 1 DAC , 2 DAC(24) ( , 1 DAC , 1 DAC , DAC , 1 DAC 2 DAC ( 2 ) 1 DAC 가 , 1 DAC 2 DAC , .

(flatness) , 가 (10) , (20) , 가 , ( , ) DAC( DAC ) . 3 .

3 (10) 가 , (40) , (DSP)(50) , (44) ,

가  
(42) , EEPROM(46) RAM(54) , DSP(50) ,  
(48) 가  
(56)  
가  
DAC(52) , DSP(50)

5 , (100) [LCD (1, 1)  
] 가 (LC) (102) LC 가  
(104) )가 가  
(106) 가  
(108)

2 , DAC 1 -  
- 가 2 (110)  
가  
(112) DC

(57)

1.

(LC) ;

LC 가

2.

1 , 가 가

3.

2 , - ,

4.

2 , 가 LC 가, 가 .

5.

3 , 1 - , 2 - 가 .

6.

5 , 2 - 가 .

7.

1 , DC .

8.

,

;

1

;

1

1

9.

8 , 1 - 1 .

10.

9 , 1 - 1 - 2 - .

11.

8 , 2 , 2 , 1 - .

12.

11 , , , .

13.

가 , , 가 ; , .

14.

13 , - (DAC) .

15.

14 , 1 DAC 2 DAC , 1 DAC , 가 2 DAC .

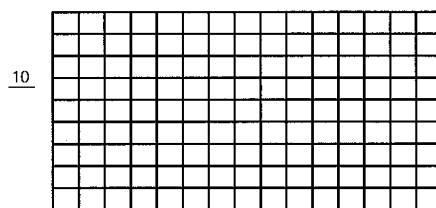
16.

13 , 1 DAC 1 , 2 DAC 가 가 2 DAC 1 .

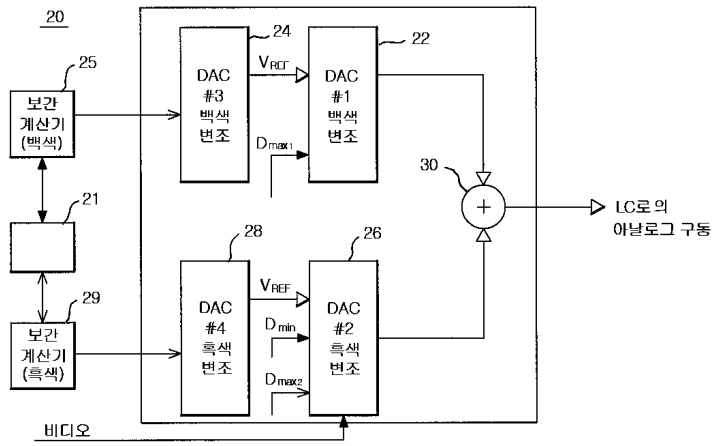
17.

13 , 가 .

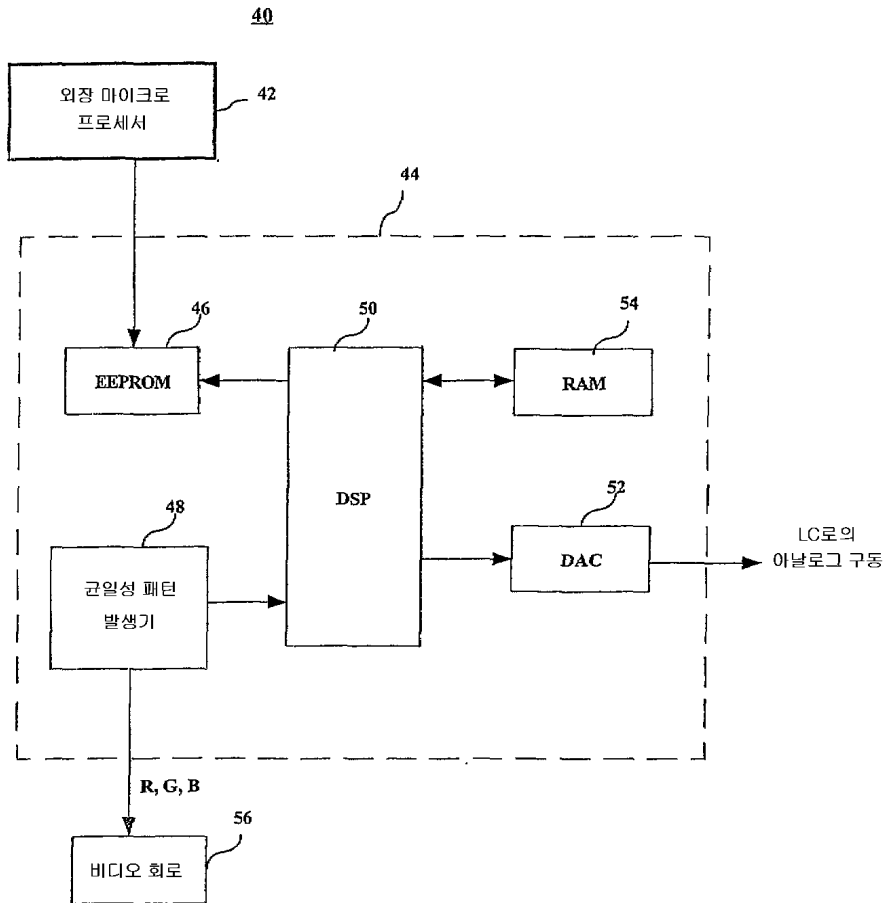
1  
편평도 보정용 매트릭스 어레이 (16×9)



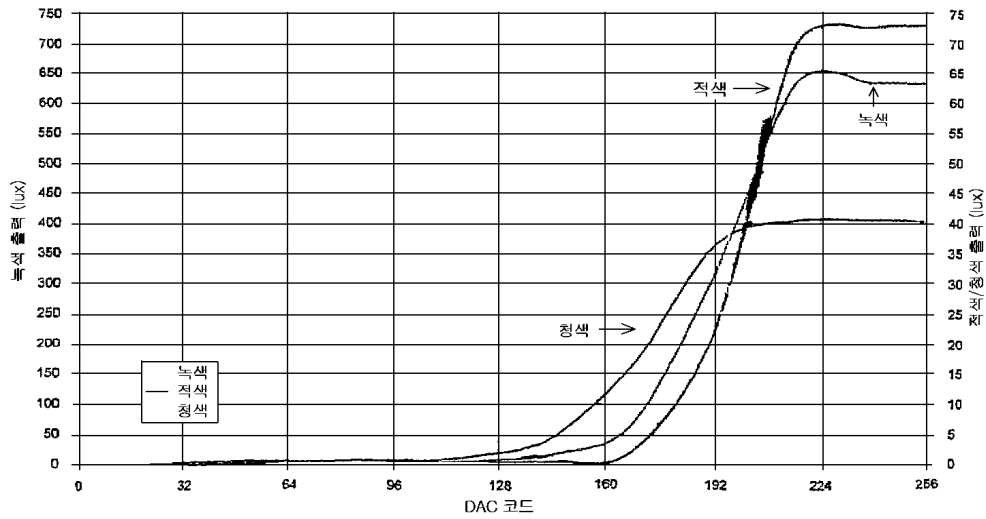
2



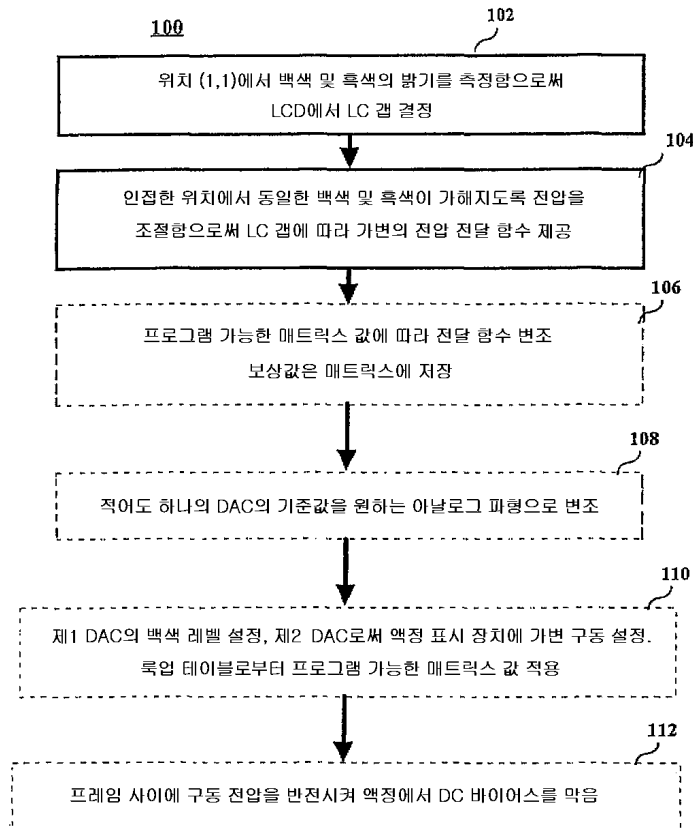
3



4



5



专利名称(译)	用于在显示设备中实现均匀亮度的方法和设备		
公开(公告)号	<a href="#">KR1020020093798A</a>	公开(公告)日	2002-12-16
申请号	KR1020027009753	申请日	2001-11-29
[标]申请(专利权)人(译)	汤姆森特许公司 汤姆森许可		
申请(专利权)人(译)	汤姆森许可		
当前申请(专利权)人(译)	汤姆森许可		
[标]发明人	ODONNELL EUGENEMURPHY 오도넬유진머피		
发明人	오도넬유진머피		
IPC分类号	G02F1/133 G02F1/1333 G02F1/1368 G09G3/20 G09G3/36 H03F3/45		
CPC分类号	G02F1/13306 G02F1/1333 G09G3/2011 G09G3/3611 G09G3/3614 G09G3/3648 G09G3/3688 G09G2300/0809 G09G2300/0842 G09G2300/0852 G09G2310/0251 G09G2310/027 G09G2310/04 G09G2320/0233 G09G2320/0247 G09G2320/0285		
代理人(译)	金泰HONG		
优先权	60/250259 2000-11-30 US		
外部链接	<a href="#">Espacenet</a>		

摘要(译)

模拟显示设备驱动器 (20) 包括水平, 其用于补偿液晶间隙尺寸的变化, 矩阵阵列 (10), 校正值和至少第一数模转换器 (DAC) (22)。并且使用第二数字 - 模拟C (24) 将变量的电压传递函数提供给第一数模转换器C。

