

(19) (KR)  
(12) (A)

(51) 。 Int. Cl.7  
G02F 1/133

(11)  
(43)

10-2004-0030873  
2004 04 09

(21) 10-2004-7001291

(22) 2004 01 29

2004 01 29

(86) PCT/IB2002/003237

(87)

WO 2003/015069

(86) 2002 07 31

(87)

2003 02 20

(30) 09/920,826 2001 08 03 (US)

(71) , , 1

(72) , -5656, 6

, , -5656, 6

(74)

:

(54)

16) , , - , - (18) , (12, 14, (E2, E4, E6)

, , (12, 14, 16) , (12, 14, 1

6) (18) , (18) , (20) , 가 , 가 . -

(light bars) (light panel) 가

(row) (column) 가

(active)'

(TN: twisted nematic)  
(AMLCD: active-matrix li

iquid crystal display) (TFT: thin film transistor)가

TFT 가,

100  $\mu$ s가 TN , TN 5  $\mu$ s 가 가

가 residual state) 가 (

2-

TN LC(ferroelectric LC)가 LC 가

( ) (blanking pulses)' 가

(pre-write)' 가

( ) 가,

가

( )

가

가

1

1

(10)  
(14),

(12, 14, 16)

가

2

(16)

(LCD)(30)  
(10)

(12),

1

(20)

(22)

(24)

(12)

1

(26)

(14)

2

(E2)

(20)

(E4)

가

(20)

(E6)

(20)

(20)

, N+1

(16)

(18)

0)

(12, 14, 16)  
{LCD(30)가 TFT-LCD

N+1

(TFT)

( )

가

LCD(3

}

n

(12)

(

n

0

N

,

1

AND  
가

(28n)  
(14)

n

1

AND

(28n)

(16)

n

2

-

가

, n

(28n)}

LCD(30)

N+1

( )

가

{

AND

, N+

1 AND 가

, NAND

AND

, OR

(28n, 28k)가 n

k

3-

-



( TFT ) , (36) 가  
 , n .  
 , LCD(30) 1 2 -  
 , - ( ) LCD(30)  
 , , n 1  
 1 - , , 2 k - m  
 , (20) (18) 1 - 1 -  
 (14) (14) 1 - LCD(30) (14)  
 n ) 2 - (20) 1 - (18) 2 -  
 (20) (18) (16) 2 - (12)  
 , (18)가 가 가  
 가 (18)  
 , (20) 1 - (24)  
 1 - (22)  
 n , n 1 - (14) AND (28n)  
 (28n) (32) n , AND  
 k , (12) AND (32) n k  
 , AND (28k) (28k) (32) k  
 , (32) k  
 (20) 2 - (26)  
 ) 2 - , m n k ( m )  
 , 1 ( 2) - n ( m  
 ) , ( TFT ) , k ( )  
 , 1 2 - (14, 16)가 가  
 가 가 , - 가  
 1 2 - (20) (18) 가  
 (22) 가 (12)  
 AND , AND (28n)  
 (32) (24) 가 가 n , 1 - (14)  
 0) 가 . (n 가 n , 1 - (14) n+1  
 ) (n+1) 가 , 1 - (20)가 1 - (14)  
 AND {28(n+1)} , AND {28(n+1)} LOW



3. 1 , (20) 1 -
4. 1 , (28n) N+1 , 2 (28n) N+1
5. 1 , (28n) (32)
6. 1 :  
 2 - ;  
 2 - (16) , 2 - (16) ,  
 가 - 가 (E6) , 2 -  
 가 ; 2 - 2 - 가 2 -  
 N+1 (28n) 2 - (16) 2 -
7. 6 , (20) , 1 -
8. (30) N+1 :  
 (12, 14, 16) , (30)  
 , (12, 14, 16) ;  
 , (12, 14, 16)
9. 8 , (12, 14, 16) (12, 14, 16)  
 (28n) ,
10. 8 ,

11.  
10 , (12, 14, 16)  
(20) , .

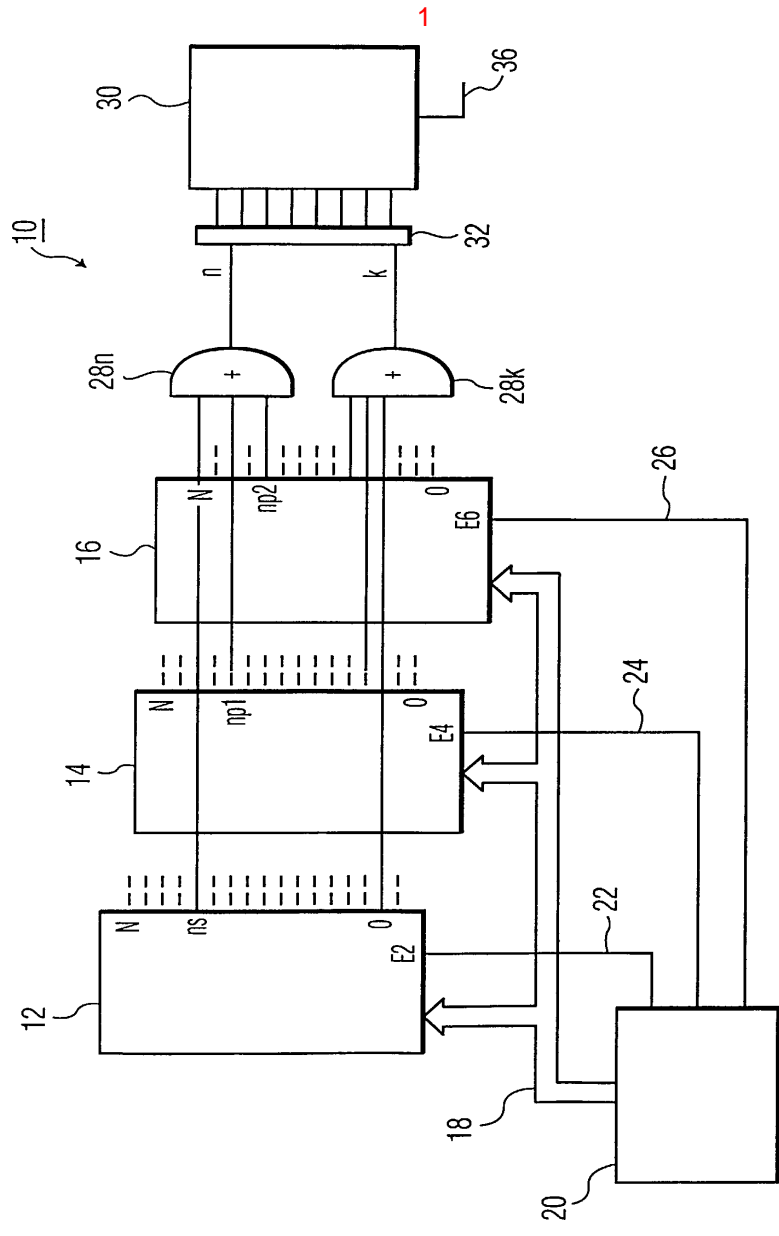
12.  
11 , (12, 14, 16) (interlace) ,

13.  
11 , (12, 14, 16)  
가 , .

14.  
8 , (12, 14, 16) :  
- (14); 1 1

(12)

15.  
14 , (12, 14, 16) , 2 - (16) 2 - ,



专利名称(译)	用于液晶显示器的行寻址电路		
公开(公告)号	<a href="#">KR1020040030873A</a>	公开(公告)日	2004-04-09
申请号	KR1020047001291	申请日	2002-07-31
[标]申请(专利权)人(译)	皇家飞利浦电子股份有限公司		
申请(专利权)人(译)	科宁欣克利凯恩菲利普斯日元.V.		
当前申请(专利权)人(译)	科宁欣克利凯恩菲利普斯日元.V.		
[标]发明人	JANSSEN PETER 안선피터 ALBU LUCIAN R 알부루시안알		
发明人	안선, 피터 알부, 루시안, 알.		
IPC分类号	G09G3/36 G09G3/20 G02F1/133		
CPC分类号	G09G3/3674 G09G3/3607		
代理人(译)	MOON , KYOUNG金		
优先权	09/920826 2001-08-03 US		
外部链接	<a href="#">Espacenet</a>		

摘要(译)

随机行选择和预记录，并且一个正包括行寻址电路用于实现滚动多个解码器（12，14，16），每个解码器被连接到地址总线18的方向，解码器使能输入E2，E4和E6，并且每个都产生用于像素阵列的行的行使能信号。来自每个解码器12,14,16的每行的行启用信息在逻辑上组合在一起以产生复合行驱动信息。有利地，每个解码器12,14,16连接到相同的地址总线18，并且每个解码器使能信号从一个公共控制器20生成。通过使用行使能信号，与地址总线18上的地址信息同步，将诸如预写入或图像信息的精确行驱动信息应用于每个像素。可以通过启用两行来接收相同的图像信息来实现双向滚动。 1

