

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl. ⁷
G09G 3/36

(11)
(43)

2003 - 0011072
2003 02 06

(21)	10 - 2002 - 7011186
(22)	2002 08 26
	2002 08 26
(86)	PCT/FR2001/00539
(86)	2001 02 23

(87)	WO 2001/65532
(87)	2001 09 06

(81)

:

-

가

가 가

가

가

AP ARIPO : 가

EA :

EP :

OA OAPI :

가

(30) 00/02410 2000 02 25 (FR)

(71) $\frac{1}{2} \times \frac{1}{2} = \frac{1}{4}$

(72)	-	
	- 92648	46
	- 92648	46

(74)

:

(54)

2 가 1 (lj), 1 가 1 (CE)

(ci), 1 ,

,

- 2 가 , 1 (CE) ,

- 1 가 .

AM - LCD .

1

,

,

,

,

, LCOS

.

LCD

가 LCD ,

.

, TFT

가

가

가 . , 1 가 가 ,
 가 . , 가 ,
 가 . , - - , CRC ,
 , .

THOMSON - LCD 1994 5 17 94 05987 (2 720 185)
 , 가 , 가 가
 2 가 .

THOMSON - LCD 1997 6 5 97
 06940 (2 764 424) , 가 /
 , 가 1 ,
 (2) , (negative) (3) 가 ,
 (R1) (V_{ref}) (3) 2 , (R
 2) (B) 1 (5) (C2) 2 , (4) 가 (B)
 (C1) , (C1) 가 (5) 가
 (V_{loss}) , (2) (5) 가
 , 가
 , (C1) 가
 ,

, (lj) (j 1 m) (ci) (i 1 n)
 / , 가
 , (nonzero) 가 ,
 가 ,
 ,

가 ,

- 가

.

1 , , , .

, ,

. ,

, 2 가 1

, 2 가 가 3 가 1 2

. , 3 가 가 .

, (Lj) (j 1 m) (Ci) (i 1 n)

/ , 가 ,

(nonzero) 가 , /

가 , .

LCOS

. , 가 .

.

1 .

2 .

3 .

4 .

5 XGA 가 .

가

2 . (lj) (j 1 m)

(ci) (i 1 n) , (T), TFT가 .

(C) ,

(e) 가
(lj)

(CE)
(C)
()
(Ci)
2

Ccomp

/ CRC

가 1 3 LCD
가

(Rm) (A)
(IC1) 가 (IC1) (Rm)
(Rint) (IC1) + (IC1)
(Rm) (Rint) (Rm) (R)
(Cint) 가 (Vcomp) (Vcom)
(Ccomp) 가

p) int)

가 4 (Cint) (R) (R') 가 + (A)
(I) (Rm) (O)
5 가 5 XGA

가
2
e"

, LCD

LCOS

(57)

1.

(lj) (j 1 m) (ci) (i 1 n)
가 /
가
가

(cl) 가 ;

(e) 가

2.

1 ,

1 (Rm) .

3.

1 2 ,

1 (Rm) (IC1, Cint, R)

4.

3 ,

(IC1),

(Cint)

5.

3 ,

IC1) (IC1), (Cint) (R) (

6.

4 5 ,

2 (Rint) 가 1 .

7.

4 6 ,

3 (R') 가 1 (Rm)

8.

(lj) (j 1 m) (ci) (i 1 n) , 가 /
 , , 가 , 가
 , , 가 , 가
 1 7 , /

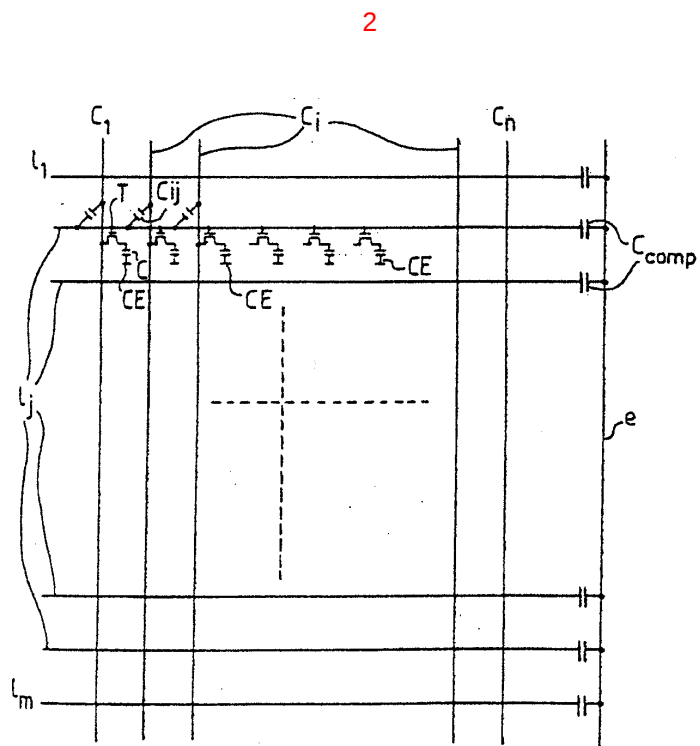
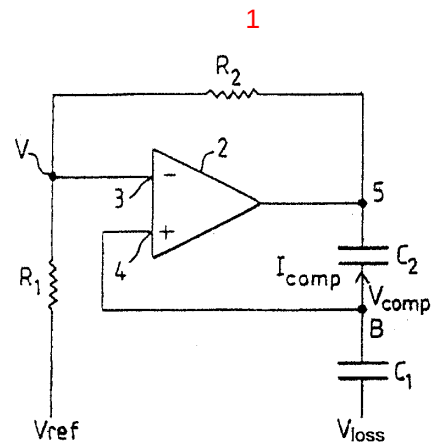
9.

7 ,

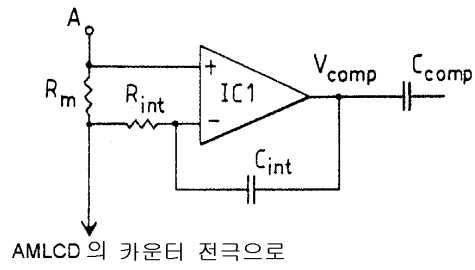
LCOS

10.

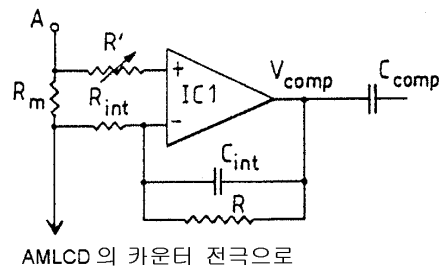
8 9 , 가



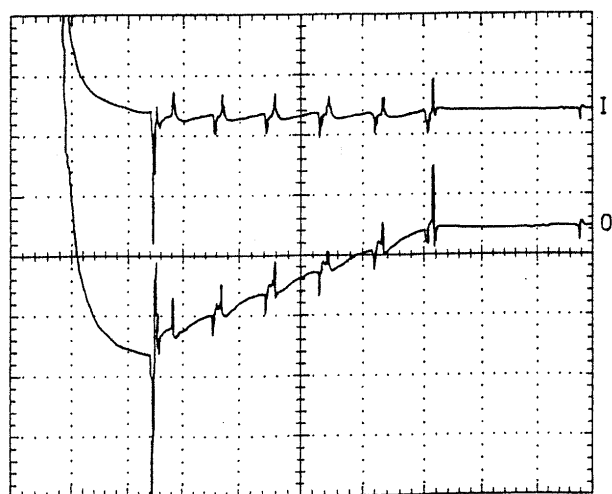
3



4



5



专利名称(译)	补偿扰动电容电路的方法及其在矩阵显示装置中的应用		
公开(公告)号	KR1020030011072A	公开(公告)日	2003-02-06
申请号	KR1020027011186	申请日	2001-02-23
[标]申请(专利权)人(译)	THALES AVIONICS LCD		
申请(专利权)人(译)	女儿知道父亲电子学埃尔光盘上.		
[标]发明人	BAYOT JEAN MARC 바요장마크 LEBRUN HUGUES 르브룅위그		
发明人	바요장 마르크 르브룅위그		
IPC分类号	G02F1/133 G09G3/36 G09G3/20 G09G3/32 G09G3/3208		
CPC分类号	G09G3/20 G09G3/32 G09G3/3208 G09G3/3648 G09G3/3655 G09G2300/043 G09G2300/08 G09G2320/0209		
优先权	2000002410 2000-02-25 FR		
其他公开文献	KR100784747B1		
外部链接	Espacenet		

摘要(译)

本发明涉及一种用于补偿电路的方法，该方法包括具有特定电位的第一导体 (I_j)，至少第二导体 (c_i) 通过电容耦合在第一导体上产生扰动，第一总线 (CE) 处于电容的参考电压与第一导体耦合。该方法包括以下步骤：当在第二导体上施加电压时，测量在第一总线 (CE) 上流动的电流；积分测量的电流，以便获得施加在第一导体上的补偿电压。本发明适用于AM-LCD型液晶显示屏。©KIPO和WIPO 2007

