

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl. 7
G09G 3/36

(11)
(43)

2001 - 0102841
2001 11 16

(21) 10 - 2001 - 0011271
(22) 2001 03 05

(30) 2000 - 98448 2000 03 31 (JP)

(71) 가 가
가 가 22 22

(72) 519 - 2157 1141 - 9
519 - 2182 13 - 16

(74)

:

(54)

1 가 , 1 가 , 가 , 가 2 2
57 , 1 , TFT
, ENAB 1
가 , 가

- 1 1
- 2 1 1
- 3 1
- 4 가
- 5
- 6 TFT 1
- 7 6
- 8 9
- 10 TFT , HV
- 11 TFT , ENAB

TFT

6 TFT 1 6 , G
 $n, Gn+1, \dots$ (1) $Sn, Sn+1, \dots$ (1) , TFT(
 G, S) (2) (3) TFT(2) (4) Sn ,
 (5) n Gn .

가 Gn n (1) , 6 (1) , 6
 $Gn, Gn - 1$, Cgd1, Cgd2가
 $Gn - 1$
 (G0) , Cgd2가

Cgd2, 7, Vcp-p, TFT(2), V2, Cgd1
 Gn-1 가 TFT(2) 가 TFT(2) V1

C_{LC}, Cs, V2, V1

$$V2 = V_{GP-P} \times \{Cgd2 / (C_{LC} + Cs + Cgd1 + Cgd2)\}$$

$$V1 = V_{GP-P} \times \{Cgd1 / (C_{LC} + Cs + Cgd1 + Cgd2)\}$$

Gn Vsc V1, TFT(2) Vcom
 V2 가 V1 가 Gn-1

1 V2, Cgd2 (G0)가
 가, V2가 가, 가
 1, 1, 가, 가

9-288260 (: 1997 11 4)가

8, 8

1, (G0)

Cgd2, 2 V

8-43793 (: 1996 2 16)

(10) G1 Gm og1 ogm
 가 (G0) m Gm

8-43793

, Cs - On - Gate, Cs
 , 1 (G0)

(Gm) 가 가가

, 1, 2, m
 (Gm) ogm 가 2

가 (G0) (Gm)

(G0) 가 가

(10a)가

10 11, TFT

, 1024 x 768, XGA

10 HV HS , 10 ENAB가 HS . HV , CK가 296 D
 1 , , ENAB가 , , LS가 , D1, D2, ..., D1024
 , DHn , D1, D2, ..., D1024 , 1 ,
 , ENAB DHn DATA 1 10 , DHn
 , VS , 10 VS 35
 (, 35H) , 1 DH1
 , (G0) , 10 , 34H
 , (10a) SP , og1 , 1 , (G0)
 , 1 DH1 , og2 , 1 , G1
 , VS , 1 , 가 HV ,
 SP , og1 ,
 (G0) ,
 , ENAB ,
 , (G0) ENAB , 11 ,
 ENAB , , HV
 (11 2H) , ENAB , ENAB가 , ENAB가
 , ENAB가 SP , 1
 DH1 , og1 , (G0)
 , og1 , 1 , (G1)
 가 , (G0) , og1 , 가
 (G0) , 1 DH1 , 11 ,
 SP , og1 , 가 , 가
 , (G0) , G1 G768 ,
 DH1, DH2, ..., DH768 1 , 가 ,
 Gm+1 , Gm+1 G1
 ,
 , 가 ,
 ,

2 , , 1 , 1

1 , 1 가 ,

1 N 2 (N-1)

1 ,

TFT

1

가 , 1 가 ,

1

1

1

1

TFT

Cs on Gate

1

1

1 , 1 3 .

1 , 1 (11) (11) (12) ,
TFT , 1024 x 768 XGA , (12) (G0) G1 G768
(12) , 1 (12)

(11) , 3 A1, A2, A3(, A) ,
(A) , OG1, OG2, ..., OG258, GCK
GCKIN, SP GSP GSPIN GSPOUT () G

(A1) A1 A3 GCKIN , GCK가 , 1
GSPIN GSP가 , 2 (A2) GSPIN
1 (A1) GSPOUT , 3 (A3) GS
PIN 2 (A2) GSPOUT .

, 1 A1 OG2 OG257 , G1 G256 ,
OG1 (G0) . 2 (A2) OG2 OG257 G257
G512 , 3 (A3) OG2 OG257 G513 G768
. 1 (A1) OG258 2, 3 A2, A3
OG1, OG258 , (12) , (12) .

2 , (A) 1 . (A) , 1
R1, R2, ..., R258 . R1 R258 ,
OG1 OG258 " 1"
가 . GCK , R1 R258 .
R258 , GSP , R2 , R1
R257 .

(A1) IC ,
GCKIN GCK GSPIN GSP O
, 3 , GSP
G2, OG3, OG41 ... OG257, OG258, OG1 GCK 가 .

56
2) , (A1) , GSPOUT (A2) , G256 G2 (A) 가

GSP , G257
GCK

(G0) , 11 ENAB (V) ,
ENAB DH1, DH2, ..., DH768
(read in) ()
(G0) 가 (A) ()
(G0)

G768 , IC GSP
(A3) , (A2,A1) , (A1)
OG257, OG256, OG255, ... OG2, OG1, OG258 , 가 ,
1 2 -1 (12) , (A3)
OG258 G769

A1 A3 OG1, OG258 ,
G768 1 (G1) , A1 A3
OG1, OG258 , 가 ,
(12)

4 5
4 가 (22) , (22) , TFT
Cs on Gate , (22) ,
TFT(2) (Cs) , m Cs (1)
Gm+1 Gm+2 2

OG2, OG257 , OG1, OG0
OG258, OG259 , 5 , OG1, 258 ,
OG0, OG259

A1 A3
1 (G1) , G768
가 ,

, TFT

, 1

1

2

1

1

1

가

1

N

1

N

2

1

N

1

N

1

N

2

(N-1)

1

N

1

1

N

가

1

N

2

(N-1)

1

1

N

(N-1)

1

N

1

N

N (N-1) 2 1

가

1

, TFT

가

가

가

1

1

가

1

1

1

1

TFT

Cs on Gate

1

1

가

(57)

1.

2.

1 N

1 N

, 1

, 2

N

3.

1 N

1 N

2

(N-1)

, 1

N

4.

1 N

, 1 N

1 가

, 2 (N-1)

N 가 , (N - 1) 1 ,

5.

1 N , , 1 N
, ,
, 2 (N - 1)
, 1 N .

6.

, , ,
, 1 , .

7.

6 , , 1

8.

7 , , 1
, 1 .

9.

1 5 가 , , ,
.

10.

1 8 .

11.

9 .

12.

13.

12 , , 1 N
 , ,
 , 2 , N 1
 , 1 가

14.

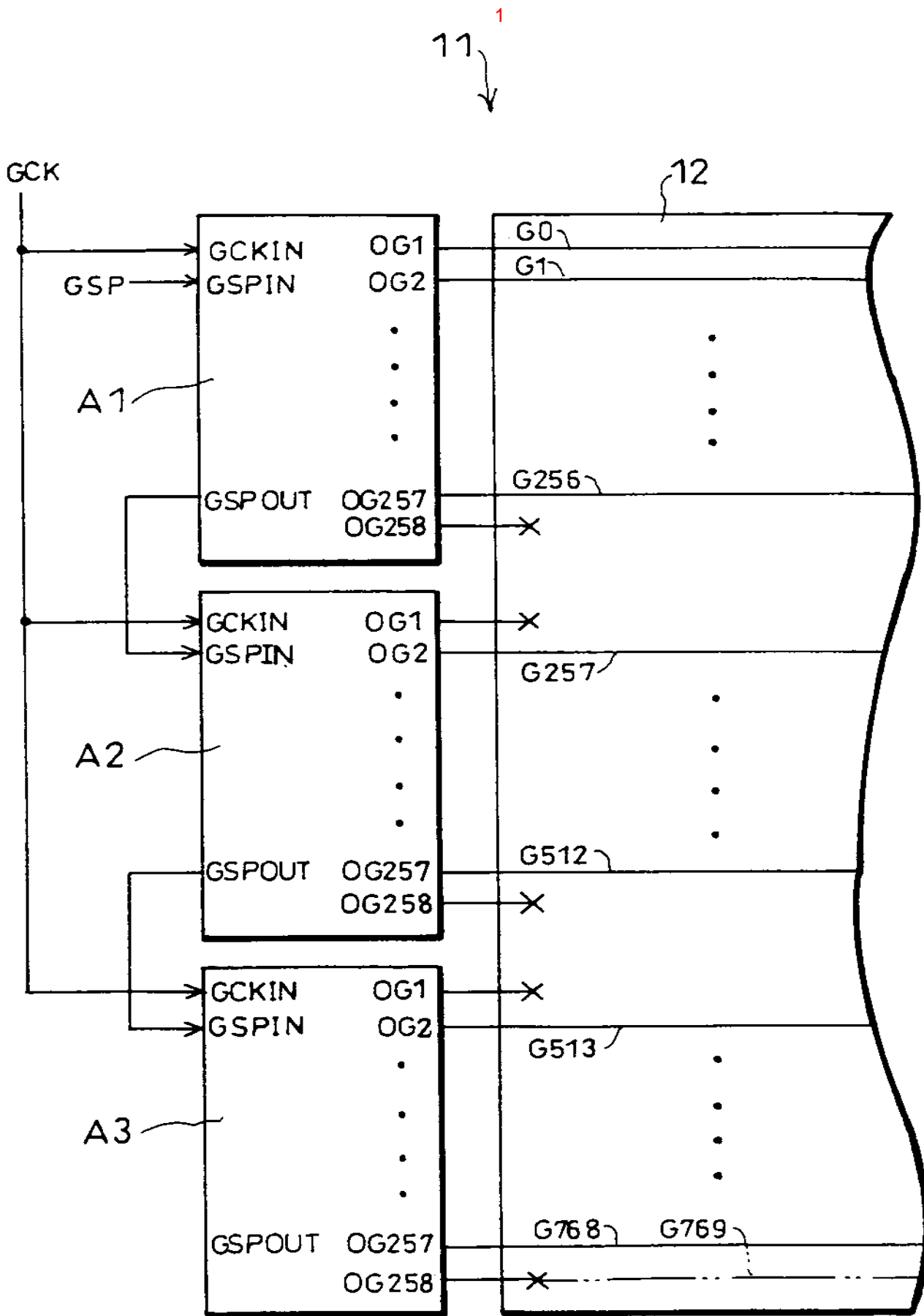
12 , , 1 N
 , ,
 1 N 2 , (N - 1)

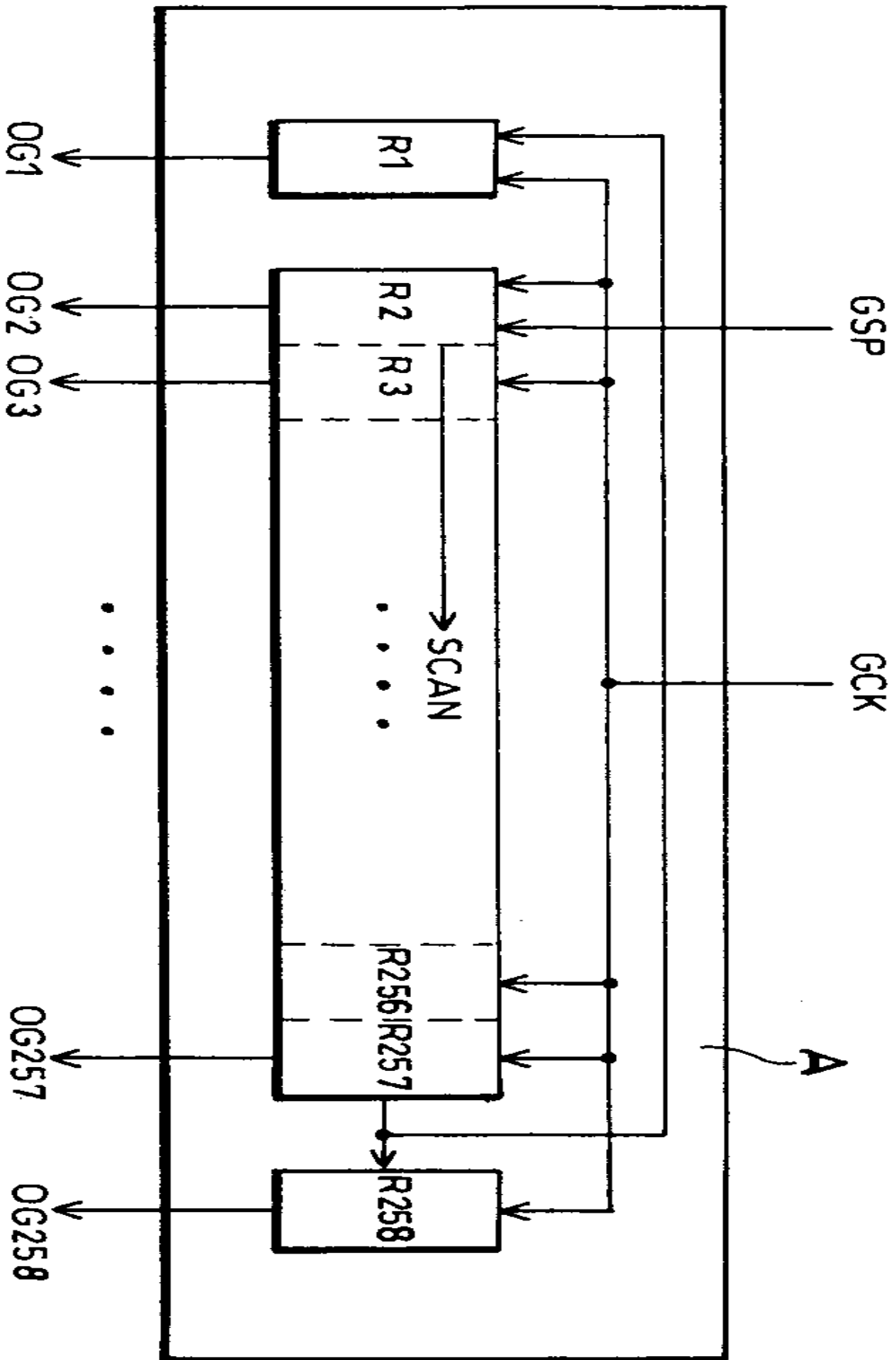
15.

, , 가 ,
 , 가

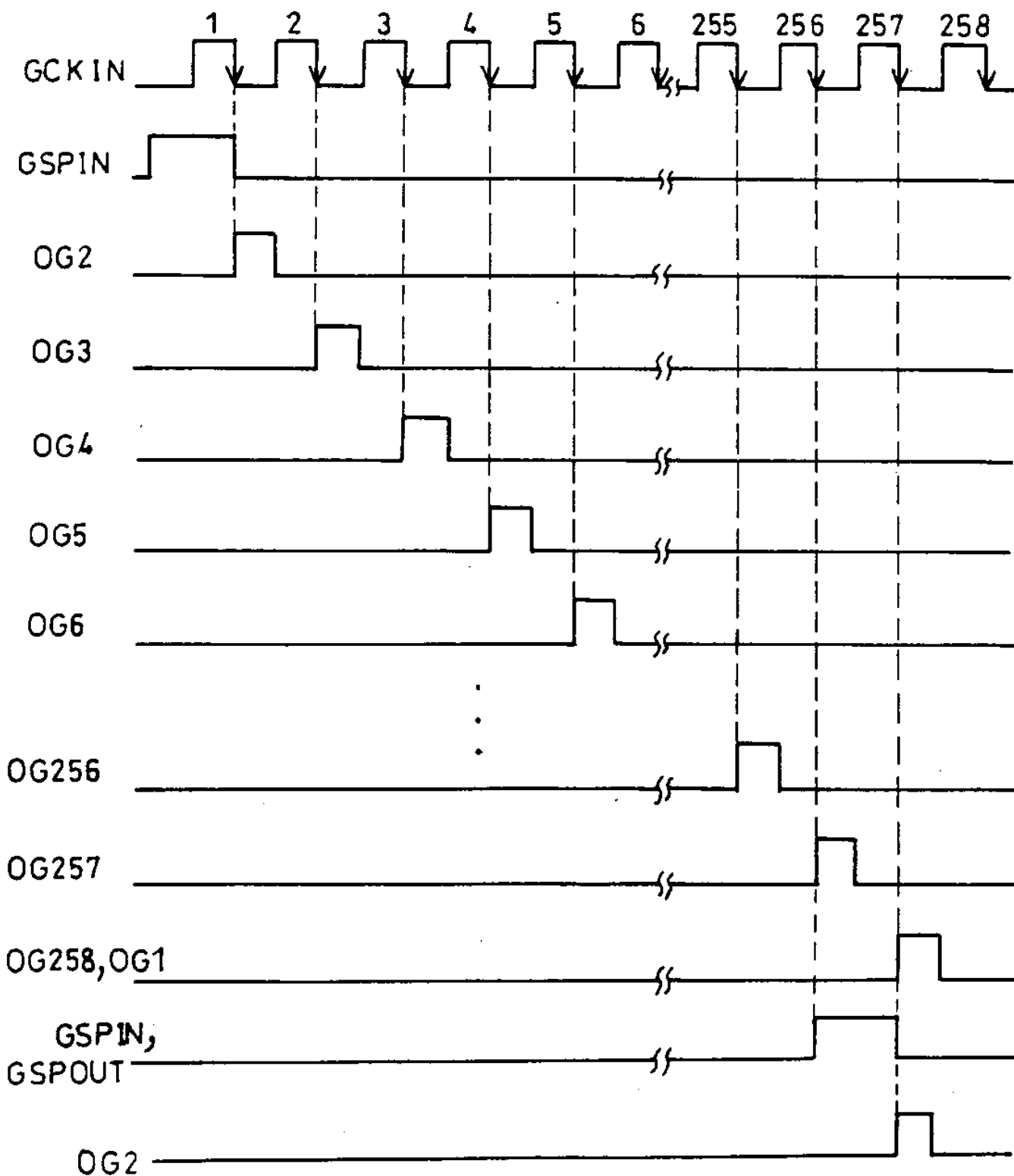
16.

12 15 .

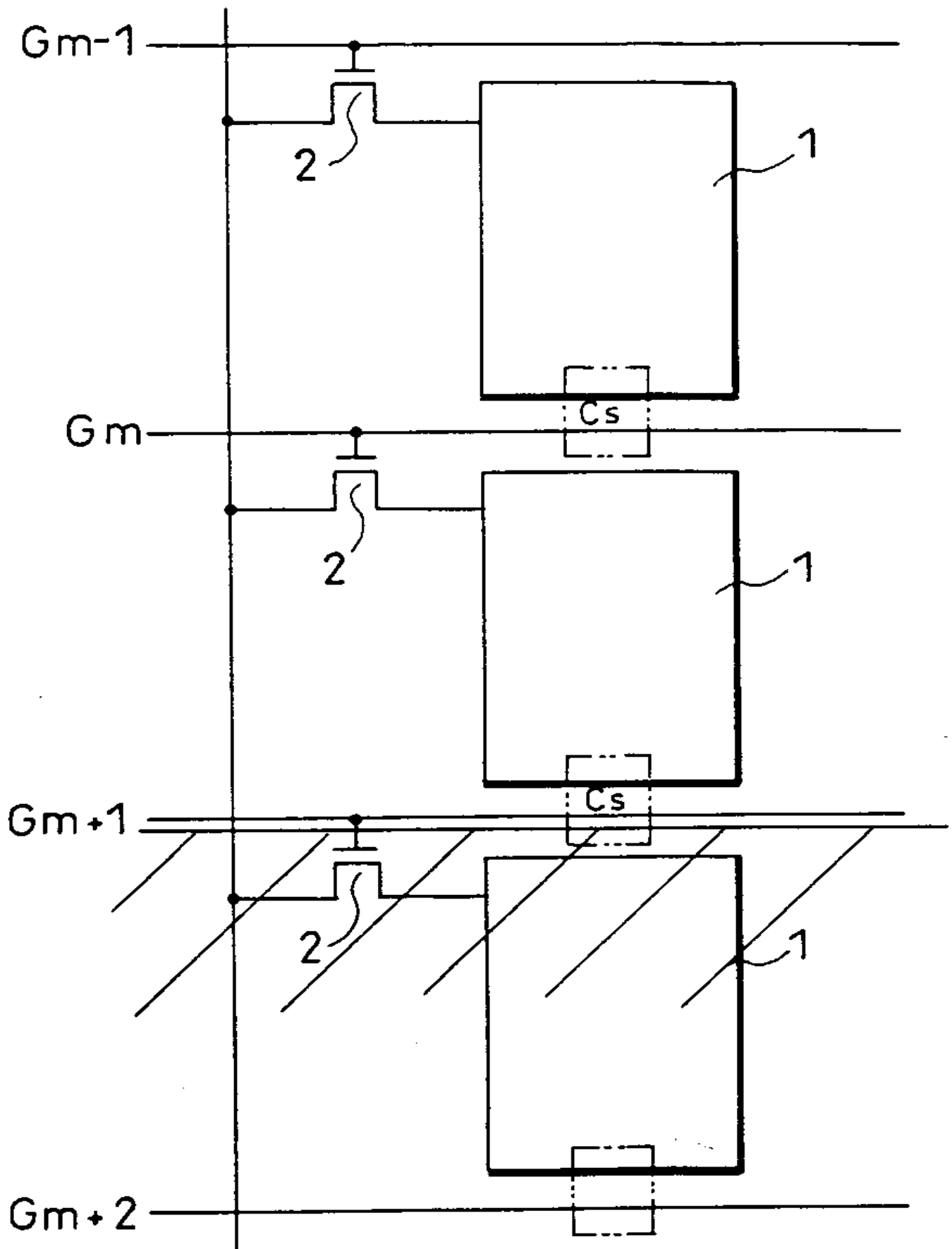




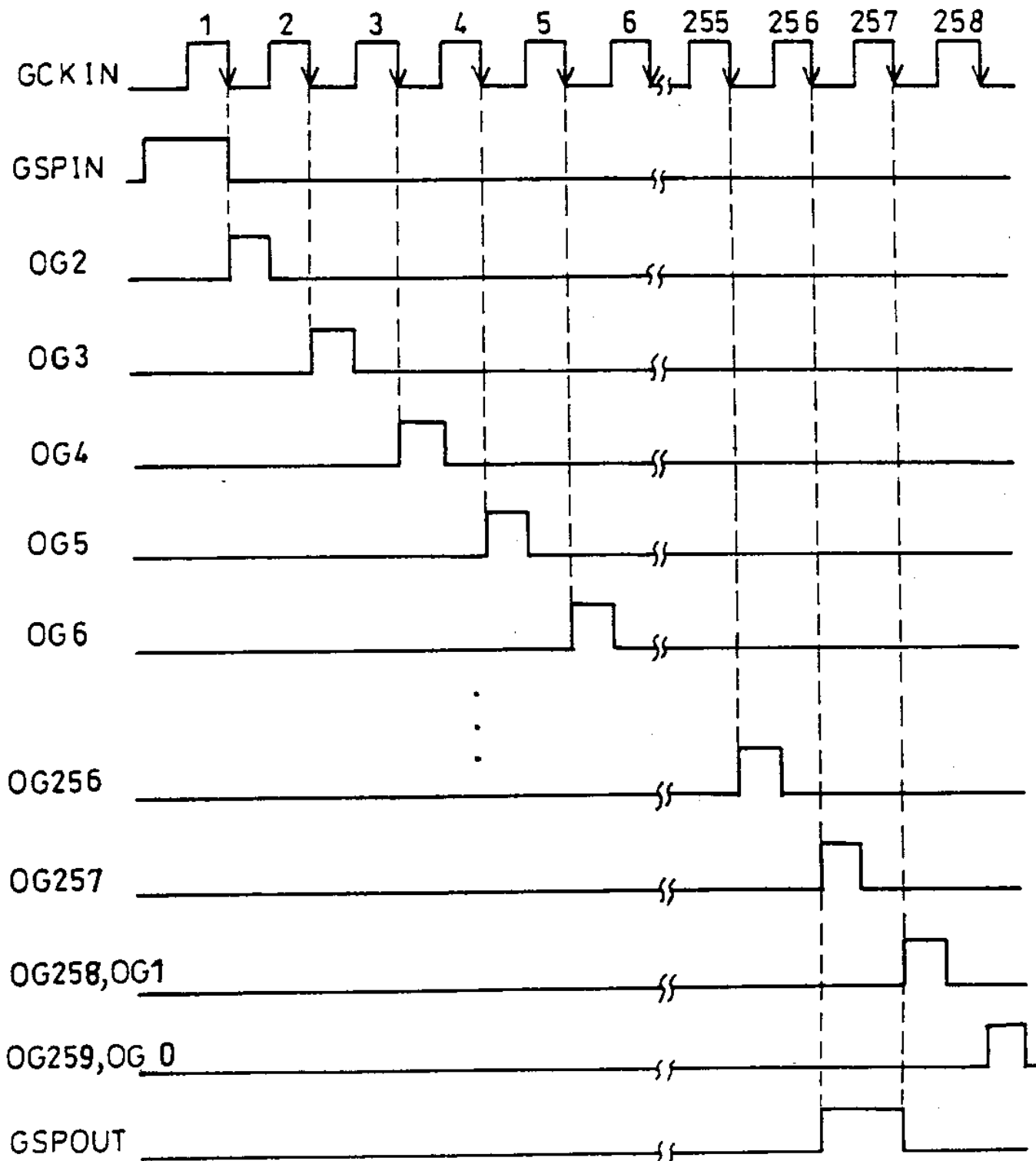
3



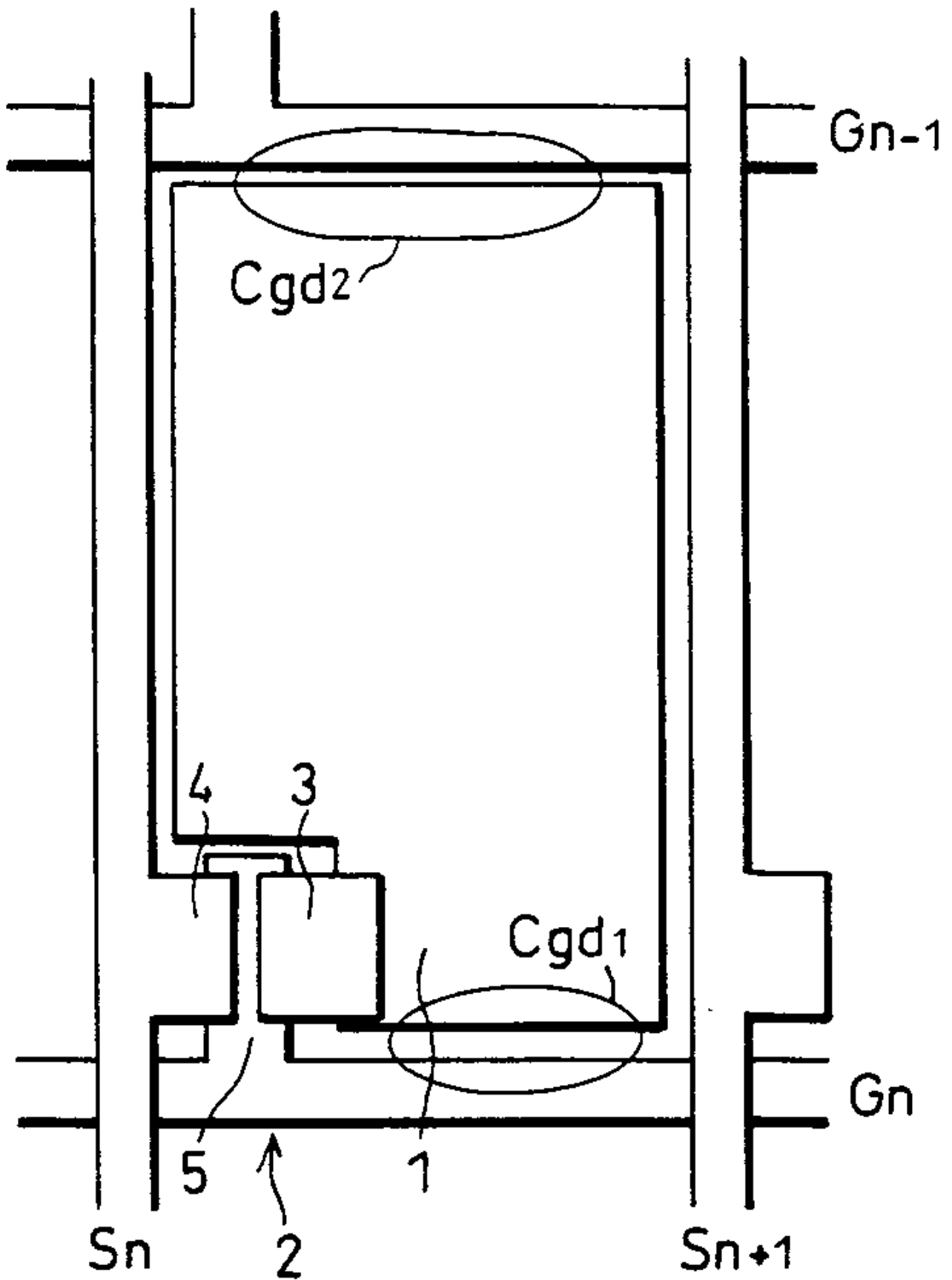
4

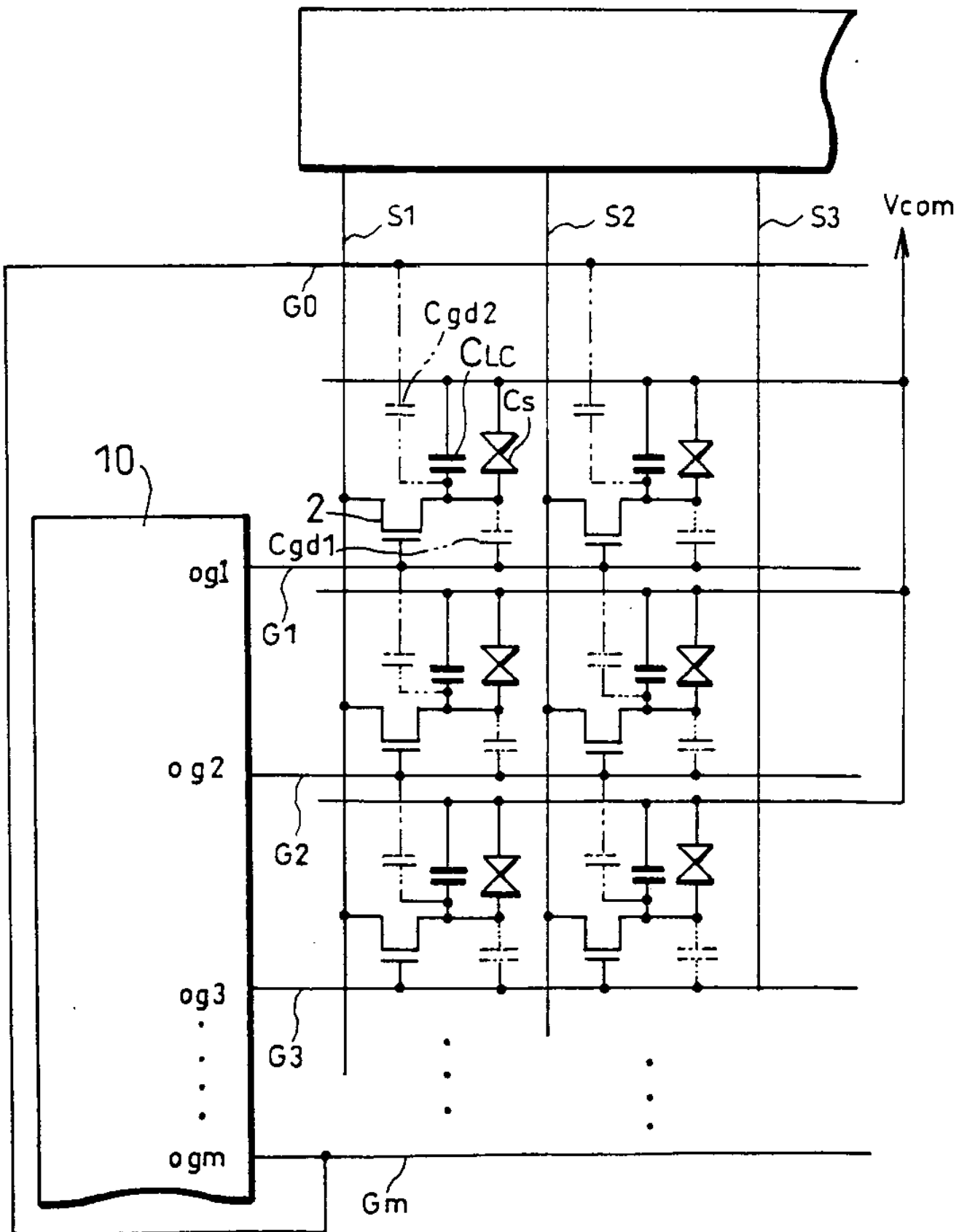


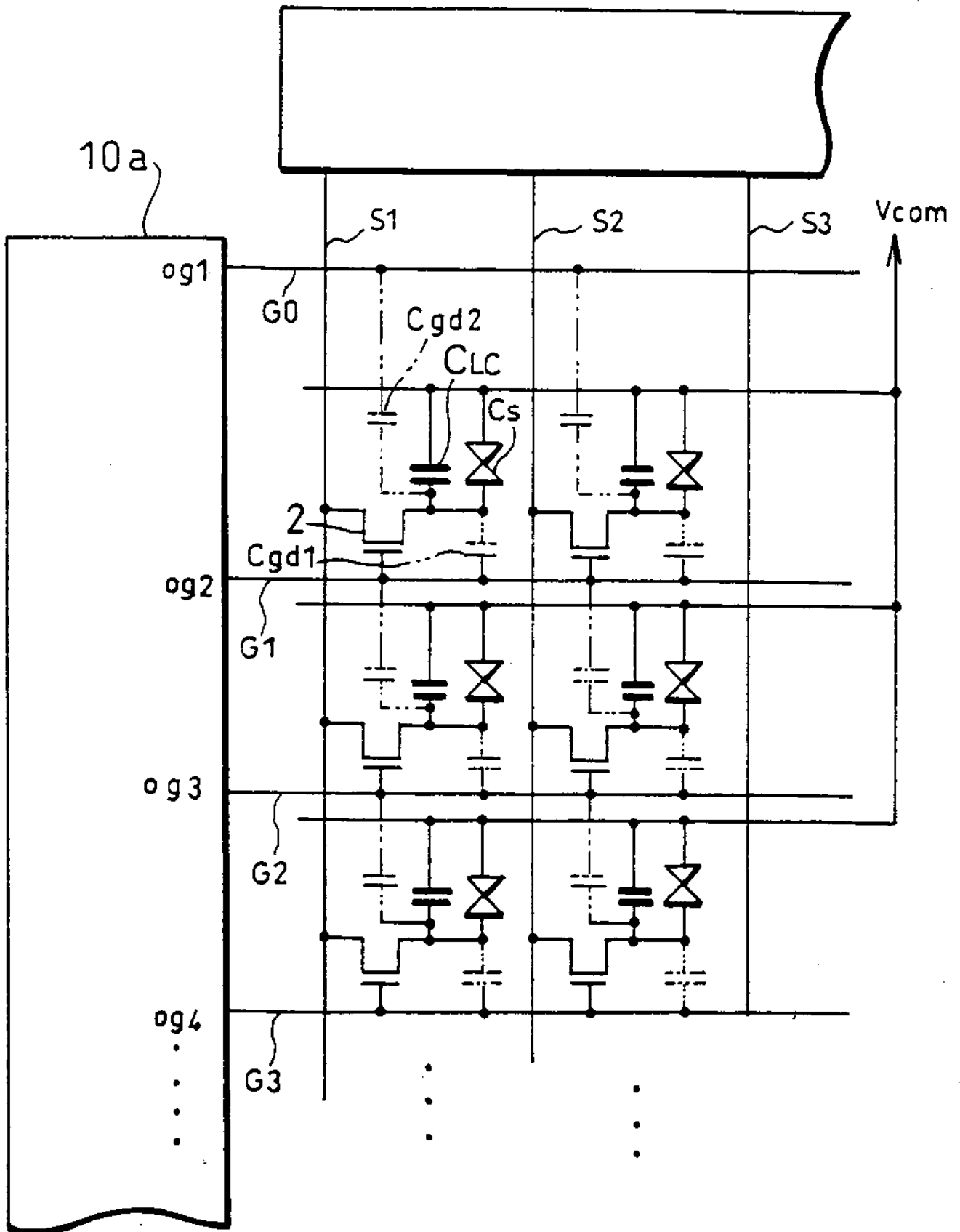
5

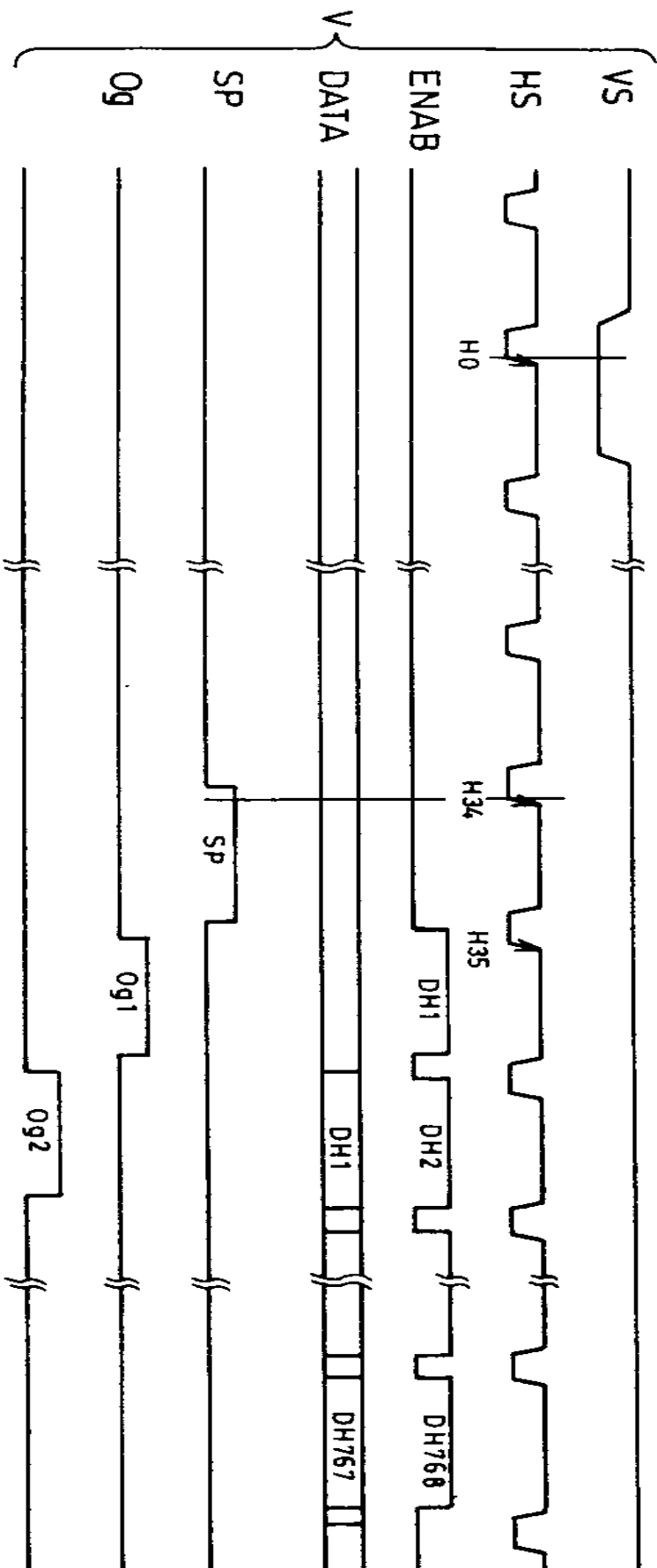
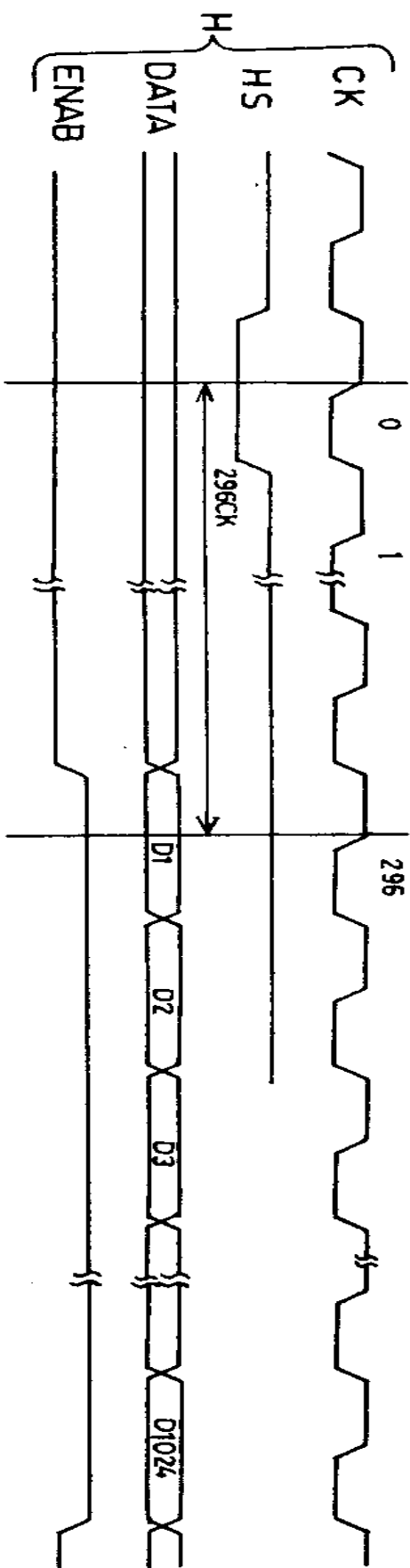


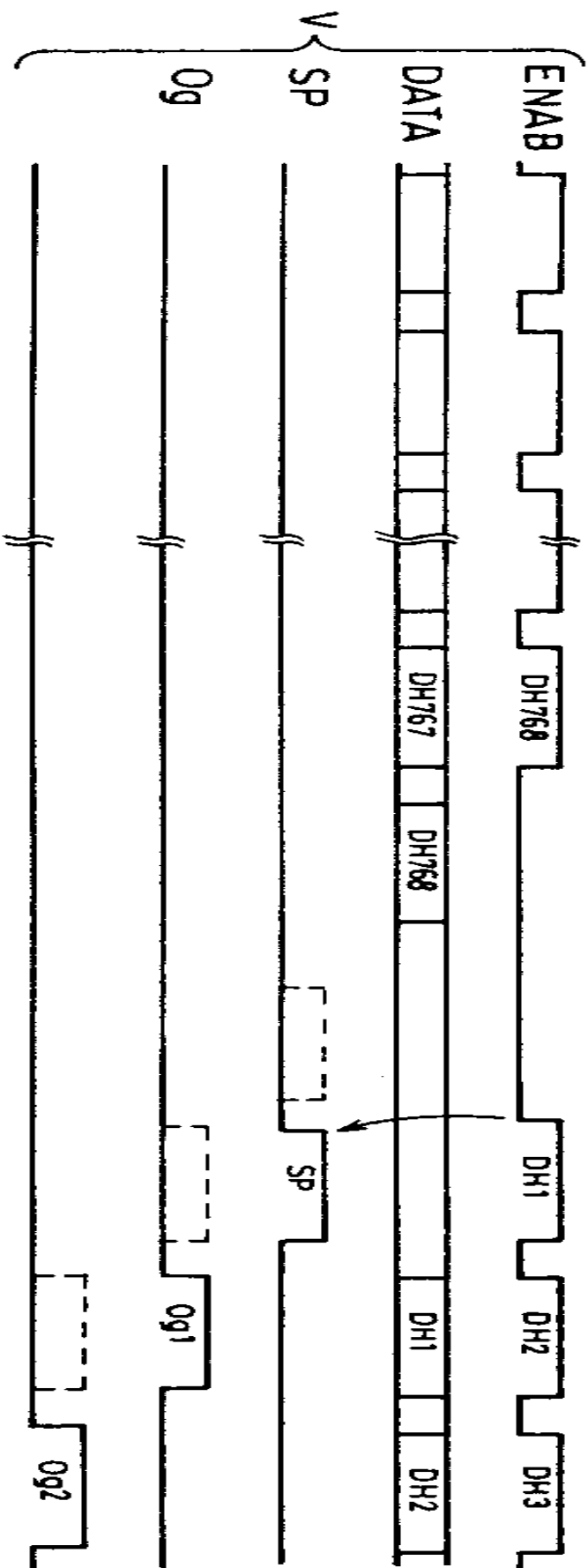
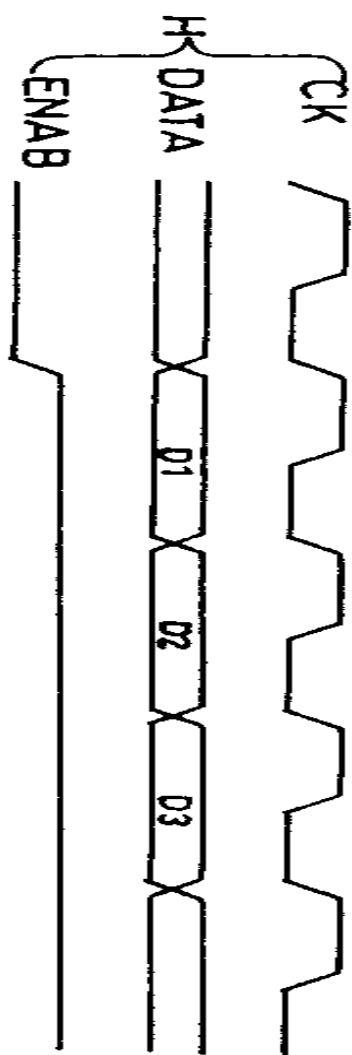
6











专利名称(译)	行电极驱动装置和具有该行电极的图像显示装置		
公开(公告)号	KR1020010102841A	公开(公告)日	2001-11-16
申请号	KR1020010011271	申请日	2001-03-05
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普株式会社		
当前申请(专利权)人(译)	夏普株式会社		
[标]发明人	NISHIKUBO KEISHI 니시쿠보케이시 KAWAGUCHI TAKAFUMI 카와구치타카후미		
发明人	니시쿠보케이시 카와구치타카후미		
IPC分类号	G02F1/133 G09G3/20 G09G3/36 H04N5/66		
CPC分类号	G09G3/3677 G09G2300/043 G09G2310/0283 G09G2320/0219		
代理人(译)	LEE, 金泰熙		
优先权	2000098448 2000-03-31 JP		
其他公开文献	KR100427994B1		
外部链接	Espacenet		

摘要(译)

它被输入到对应于第一输出端的第二寄存器，该第一输出端不是对应于虚线的输出端的栅极线的第一寄存器，其中对于线电极驱动装置，起始脉冲被提供给第二输出端。根据本发明的图像显示装置。此外，在从2~257输出端子串行输出栅极信号之后，从第一输出端子输出栅极信号。因此，对于薄膜晶体管有源矩阵模式的液晶显示器的栅极驱动器，如果首先需要根据触发信号的接收来驱动第一栅极线，如ENAB模式，则虚拟线是为了通过栅极线和像素电极之间的寄生电容的差来补偿所施加的电压的差异，形成了对图像数据不进行包括区域性等的特殊处理。它不能再影响，其他信号线由同步驱动而被驱动。

