

(19)  
(12)

(KR)  
(A)

(51) 。 Int. Cl. <sup>7</sup>  
G09G 3/36

(11)  
(43)

2002 - 0038046  
2002 05 23

(21) 10 - 2000 - 0068095  
(22) 2000 11 16

(71) 3 416

(72) APT111 1802

(74) :

(54)

가

1

2

DMA

가

가

가

2

1

;

2 ;

3 1

\* \*

10: 20:

(general purpose micro controller)

pulse) , (frame pulse) (image data), (data clock), (line

가

2 가 ; 1 ; DMA ; ; 가 ; 가 ; 1 2

( )

(frame pulse), (line pulse), (data clock) 1

2  
 (10) (Central Processing Unit)(11), (Me  
 mory Buffer)(12), DMA(Direct Memory Access) (13), (timer)(14), 1 2 (1  
 5, 16), (17) (11) (12) (18) ,  
 (18) ( ) (20) 가 .

1 (15) DMA (13) (20)  
 . 2 (16) (14) (20)  
 . (17) (11)  
 (20)

(chip select signal) 가 (address decoding)  
 (enable clock) ,  
 (12) 1 (15) . DMA (13)  
 (14)

(11) , (12)  
 . DMA (13) . DMA(14)  
 . DMA(14)가 (17)  
 (14)가 , DMA (20)  
 , 가 가

가 , DMA 가 가  
 (13) (14) DMA (13) / (16) . DMA  
 (17) . 3 1  
 가 가

가

가 .

(57)

1.

, , :

1 ;

2 ;

;

;

가 ;

DMA ;

, ,

가

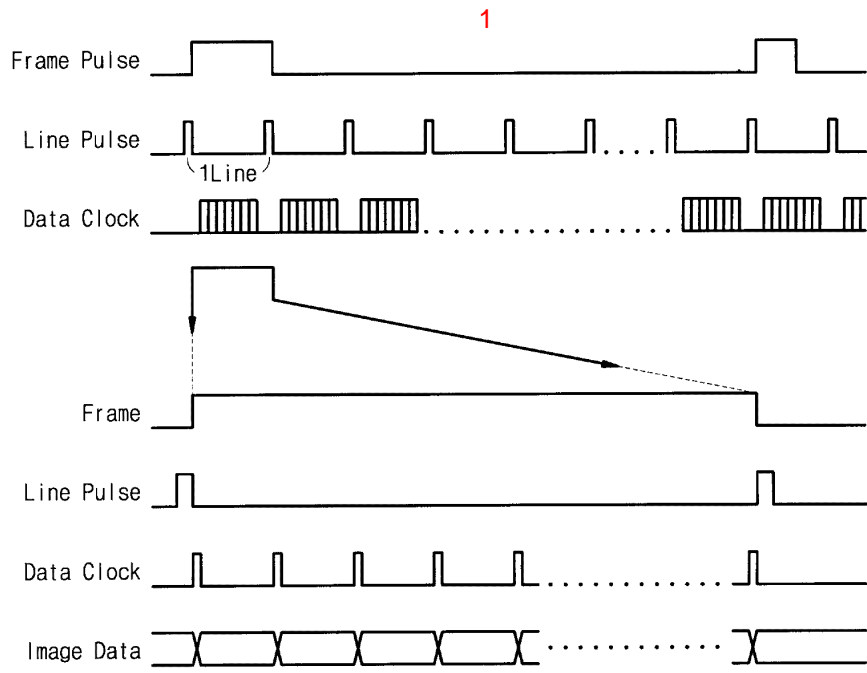
, , 가

2.

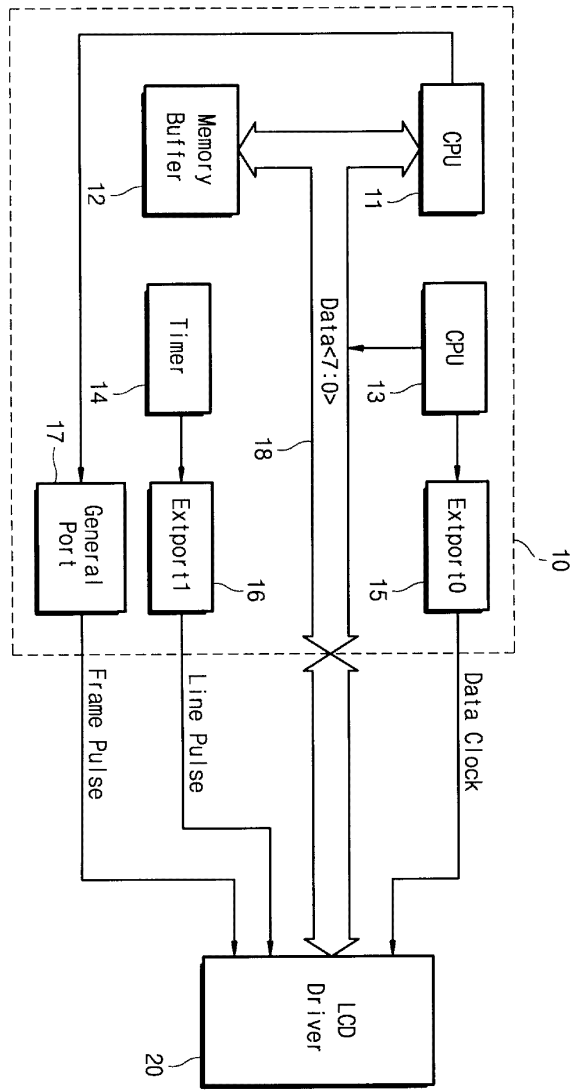
1 ,

1 2

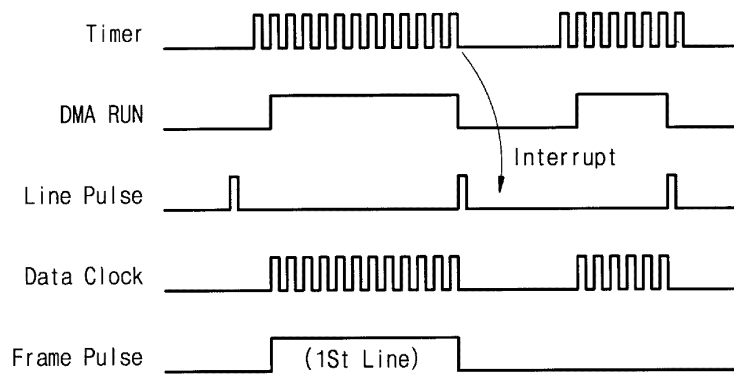
.



2



3



|                |                                  |         |            |
|----------------|----------------------------------|---------|------------|
| 专利名称(译)        | 用于控制液晶显示驱动器的通用微控制器               |         |            |
| 公开(公告)号        | <a href="#">KR1020020038046A</a> | 公开(公告)日 | 2002-05-23 |
| 申请号            | KR1020000068095                  | 申请日     | 2000-11-16 |
| [标]申请(专利权)人(译) | 三星电子株式会社                         |         |            |
| 申请(专利权)人(译)    | 三星电子有限公司                         |         |            |
| 当前申请(专利权)人(译)  | 三星电子有限公司                         |         |            |
| [标]发明人         | PARK JOOHYEON<br>박주현             |         |            |
| 发明人            | 박주현                              |         |            |
| IPC分类号         | G09G3/36                         |         |            |
| 代理人(译)         | YIM, 常HYUN<br>KWON, HYUK SOO     |         |            |
| 外部链接           | <a href="#">Espacenet</a>        |         |            |

摘要(译)

这里，公开了用于控制数据时钟的多用途微控制器，用于分类图像数据，图像数据和行脉冲，以及液晶显示驱动器，其中帧脉冲分别输入到被驱动的液晶显示驱动器。存储用于存储第一外部输出端口的存储缓冲器和中央处理单元。当图像数据被提供给液晶显示驱动器数据时钟时，线脉冲和帧脉冲分别与其同步，并且提供液晶显示驱动器。对于存储缓冲器，微控制器输出数据时钟到第二外部输出端口，用于输出线脉冲多用途端口，用于输出帧脉冲用于线脉冲的周期设置的定时器和图像数据。中央处理单元生成数据时钟和操作数执行的DMA控制器以及用于生成的线路脉冲。

