

(19)(12)(KR)(A)

(51) 。 Int. Cl.<sup>7</sup>  
G09G 3/20

(11)  
(43)

10-2004-0038665  
2004 05 08

(21)10-2003-0072882  
(22)2003 10 20

(30)JP-P-2002-00317966 2002 10 31

(JP)

(71)가 가  
가 가 가

가 4 1-1

(72)가 가 가

가 4 1-1 가 가

(74)

:

(54), ,

, , .

(110) , 가 (110) (

130) , (110) (111\_1a, 111\_1b, 111\_1c, ...) , (140a, 140b, 140c, 150a, 150b, 150c,

...) , (100) , , (140b, 140c, 150b, 150c

) , 가 (160) .

3

, , , ,

1 1 , .

2 1 .

|   |   |   |
|---|---|---|
| 3 | 1 | . |
| 4 | 1 | . |
| 5 | 2 | . |
| 6 | 3 | . |
| 7 | 4 | . |
| 8 | 4 | . |
| 9 | 4 | . |

< >

100, 100', 101, 102, 103 :

110 :

111, 111' :

111\_1a, 111\_1b, 111\_1c, 111\_2a, 111\_2b, 111\_2c :

120 :

130 :

140a, 140b, 140c, 150a, 150b, 150c : IC

160, 161, 162, 163 :

160a, 162a : G/A( )

160b :

160c :

161d :

163c :

170 :

180 : ( )

180a, 180b, 182 :

200 :

210 :

220 :

300 :

400 :

- 501 : Vsync
- 502 : Hsync
- 503 : Clock
- 504 :
- 505 :
- 505a, 505b :
- 506 :
- 507 : Vsync
- 508 : Hsync
- 509 : Clock

가 PDP(Plasma Display Panel) W 가 PDP 2001-125071 ( 6 , 18)). 가

2

가

가

5%

65%

, 1 IC ( IC )  
15

가

가

가

가

가

가

가

가,

가

가

가

2

가

가

가

2

가

가

가

가

&lt; &gt;

1 1 , .

1 가 1 (100) (200), (400)

(110) (100) , 2 (110) (130) , (

( : 3 ) : 3 ) ,

(200) , (130), ( : 3 ), 가 ( : 3

) (100) ,

(400) , (200), (300) , (300)

(200)

(400) , (210) (200) (220)가 (300) , (300)

2 1

2 (a) , 1 1 (100) (110) (111) , (110) ,

(120) , (111) 가 ,

가 , 2 (a) (110) , 1024 , 768

320 , 240 (180) (120) , ,

$$(320 \times 240) / (1024 \times 768) = 0.1024$$

1/10 ,

1/10 .

가,

가

(111) OS(

OS 가

(120') 2 (b) (111') (100') (110') 2 (a) 가

(111') (110')

(100) 2 (a)

3 1

3 1 (100) (170) (300)

(300) 1 (400)

(100) (130) IC(140a, 140b, 140c, ..., 150a, 150b, 150c, ...) ,

(160) IC(140a, 140b, 140c, ..., 150a, 150b, 150c, ...) ,

a, 150b, 150c, ...) ,

1 (100) (100) (170),

( ) 가

(130) X Y 2

(110) 가 (110) (180) (120)

IC(140a, 140b, 140c, ..., 150a, 150b, 150c, ...) , (130) (110)

(111\_1a, 111\_1b, 111\_1c, ..., 111\_2a, 111\_2b, 111\_2c, ...)

(160) , G/A( ) (160a), (160b), (160c)가

G/A(160a) , (300) (170)

IC 가 IC

(160b) (300)

(160c) 1 1

(160b)

(130) (110) (111\_1a, 111\_1b, 111\_1c, ..., 111\_2a, 111\_2b, 111\_2c, ...)

X IC(140a, 140b, 140c, ...)

Y IC(150a, 150b, 150c, ...)

1

4 1

(300)( 3 ) (170) (100) (160) ,

(160) (160b) ( S11).

Vsync( ), (110) 1 (130) (110) Hsync( )가  
 Clock( ) (160c) , 1 1  
 ( S12).  
 , 320×240 , 1  
 가 60Hz ,  
 1 =60Hz×240 =14.4kHz  
 , ,  
 1 =14.4kHz×320 4.6MHz  
 .  
 G/A(160a)( 3 ) , X IC( 3 , IC(140b) I  
 C(140c)) , Y IC( 3 IC(150b) Y IC(150c)) , X Y I  
 IC(140b, 150b) X Y  
 C(140c, 150c) IC ( S13).  
 , IC Vsync, Hsync, S12  
 Clock (160b) (505)가 (505) ,  
 IC ( S14).  
 , (180)( 3 ) (120) .  
 , 2 .  
 5 2 .  
 5 2 (101) , 3 (100) ( (161)가 (161) , 3 ( (160) , (100) 가 .  
 (161) , 1 (100) 가 G/A(160a), (160b),  
 (160c) , (161d)가 .  
 (161d) , 가 (180) , , 가 (180)  
 (180a) (180b) , .  
 , 2 (101) , (180) , (120) ( (180a) , (180a) (180b) (120) , (120) .  
 , 3 .  
 6 3 .  
 6 3 (102) , 3 (100) ( (160) , (162)가 (162) , 3 ( (100) (162)가 .  
 (162) , 1 (100) G/A(160a) G/A(162a), 1  
 (100) 가 (160b) (160c)가 .

G/A(162a) , (300) 가 (170) , (110)

3 (162) , (110) (0, 0)

(182a) (182) 4 (140a, 140b, 150a, 150b)

G/A(162a)가 (180) 3 (180)

(102) , (110)

가 , 가

4

7 4

8 4

9 4

7 4 (103) , 3 (100)

(160) , (163) 가 (163) 3

(163) , 3 (160) 가 G/A(160a), (160b)

(163c)

(163c) , (504) (505a, 505b)

Vsync(507) Hsync(508) (506) , (506)

Clock(509)

8 4 (103)

(300)( 7 ) , (170) (103) (163) ,

가 (160) (160b) (

S21).

9 (130) (110) Vsync(5

01), (110) 1 Hsync(502), (505)가

(163c) , Vsync(501) Hsync(502) (300)

(505) (504) (505a, 505b) (110)

Vsync(507) Hsync(508) (300) (505)

(504) (505a, 505b) (506) , (5

06) Clock(509)( : 4.6MHz) ( S2

2).

G/A(160a)( 7 ) , , X IC

X IC( 7 , IC(140b) I

C(140c)) , Y IC

IC( 3 , IC(150b) IC(150c)) , X Y

IC(140b, 150b) X Y

C(140c, 150c) IC ( S23).

508), S22 (180) IC Vsync(507), Hsync(505)가 (50) Clock(509) (160b) (S24).

(180)( 7 ) (120)

4 Clock(509) 4.6MHz 1 9 768 ×1024 , 240 ×320 Clock(503) 가 65MHz

, Clock(503) 1024×768

: 768+38 =806

: 1024+320 =1344

, 38 320

60Hz×806 ×1344 65MHz

가

( )

가 가

가

( 1)

2 가

( 2)

가 가

1

( 3)

, 가 , 1 가 .

( 4)

, , 가, 가 1 가 ,

( 5)

, 가 , , 2 , 가 , , 가 .

( 6)

2 , 가 , , 가 , , .

, , , , , , , , .

(57)

1. 2 , 가 , , 가 .

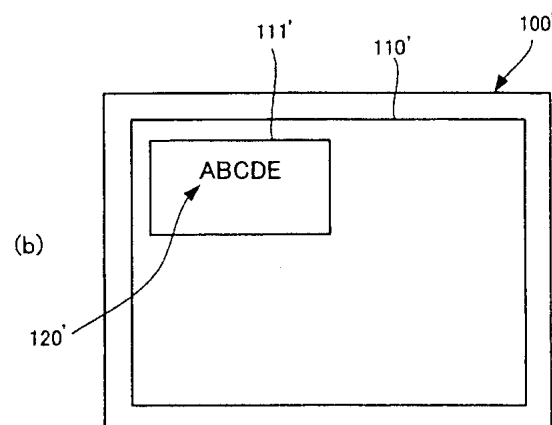
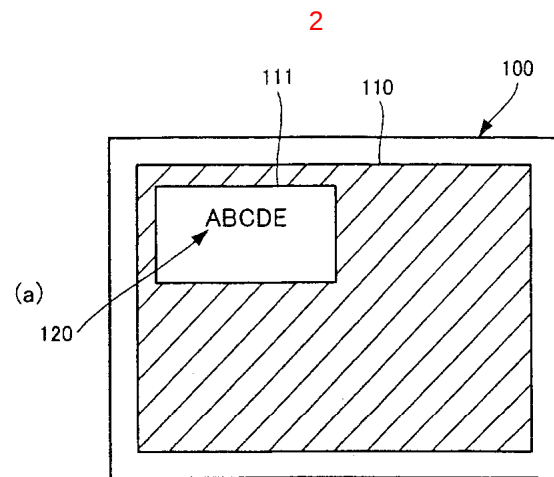
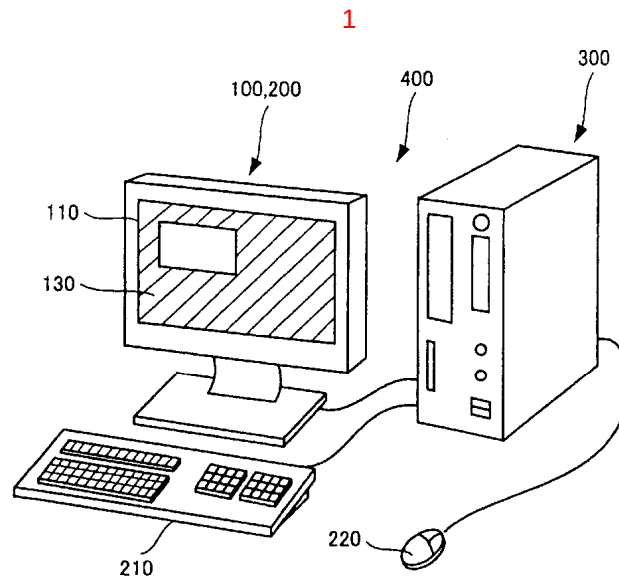
2.

1 , , 가 , 가 .

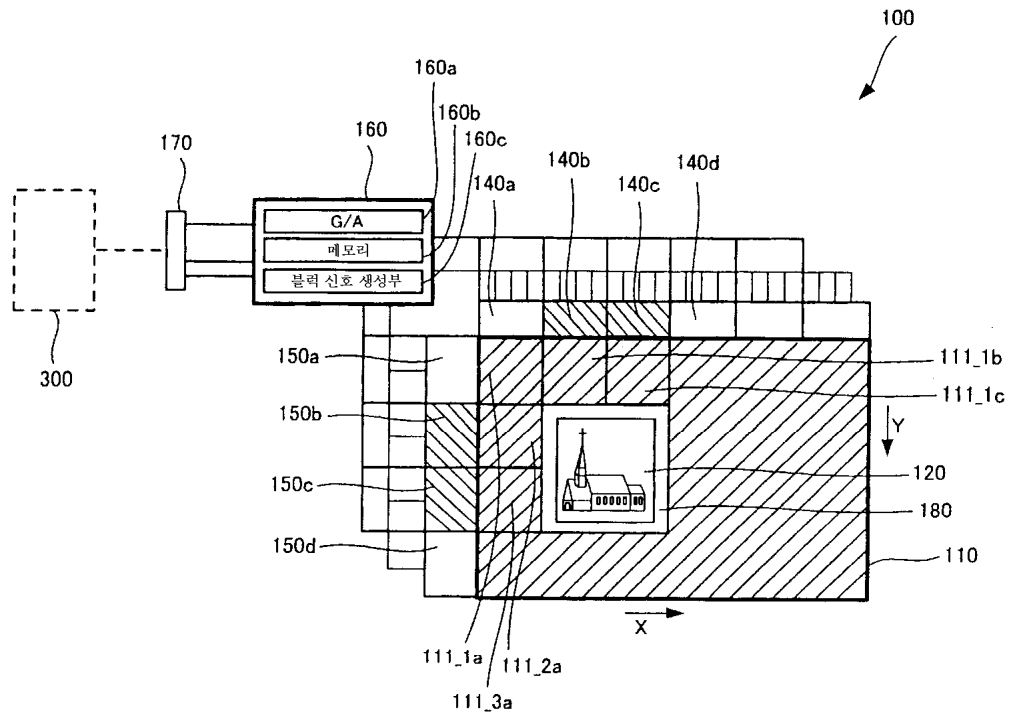
3. 1 , , , 가, 가 가 , .

4. , 가 , , 2 , 가 , , 가 .

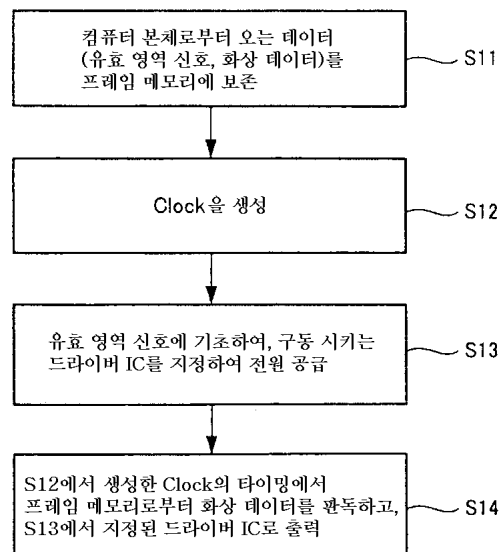
5. 2 , 가 , , 가 , , 가 .



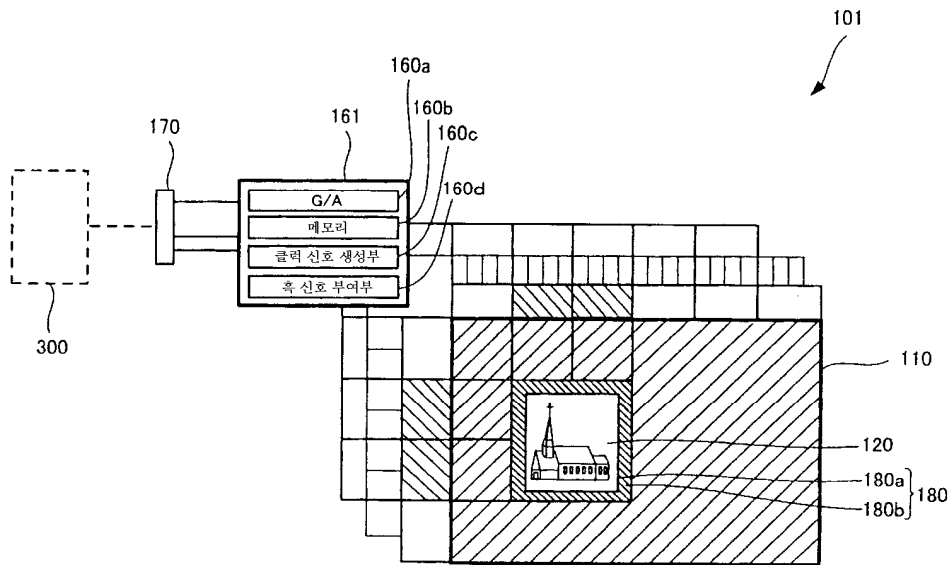
3



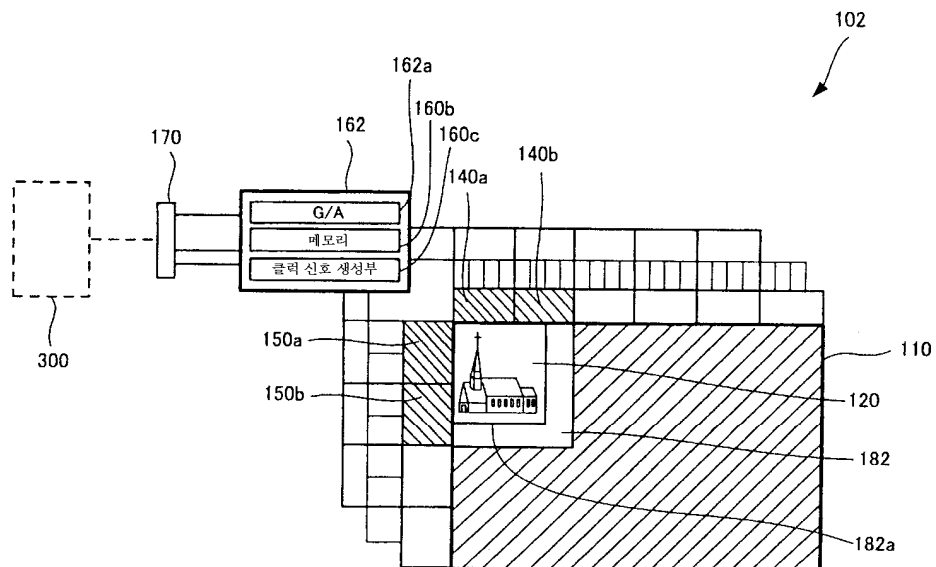
4



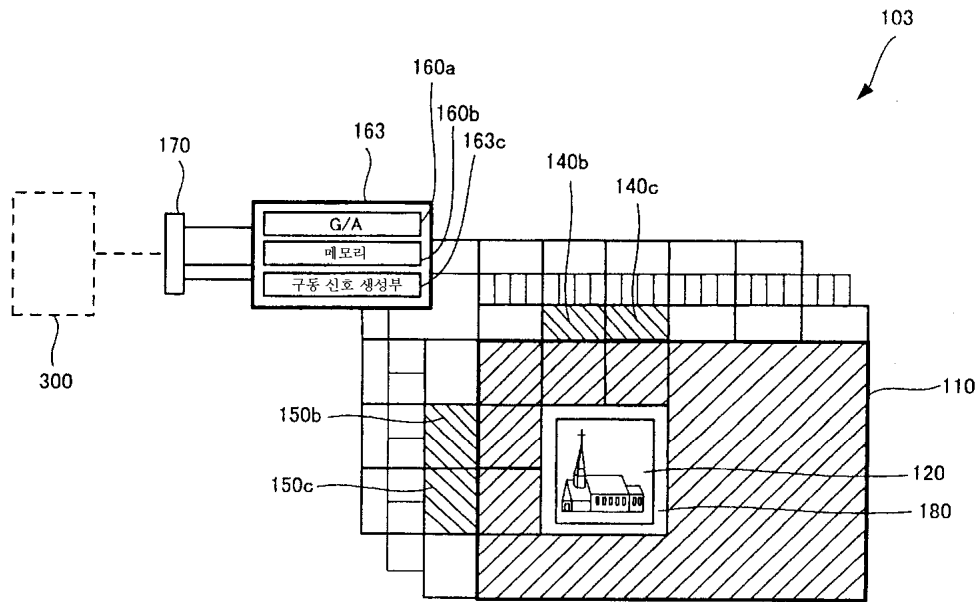
5



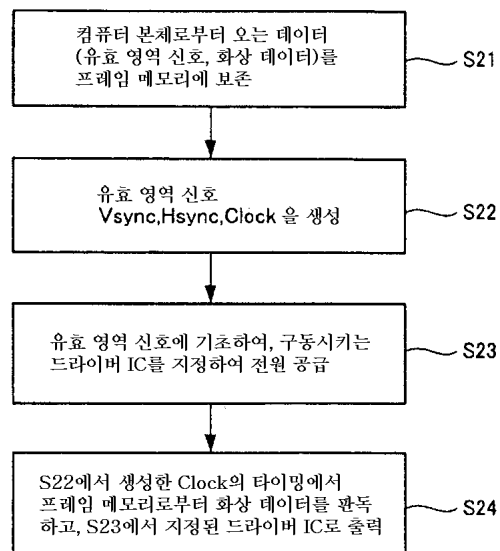
6



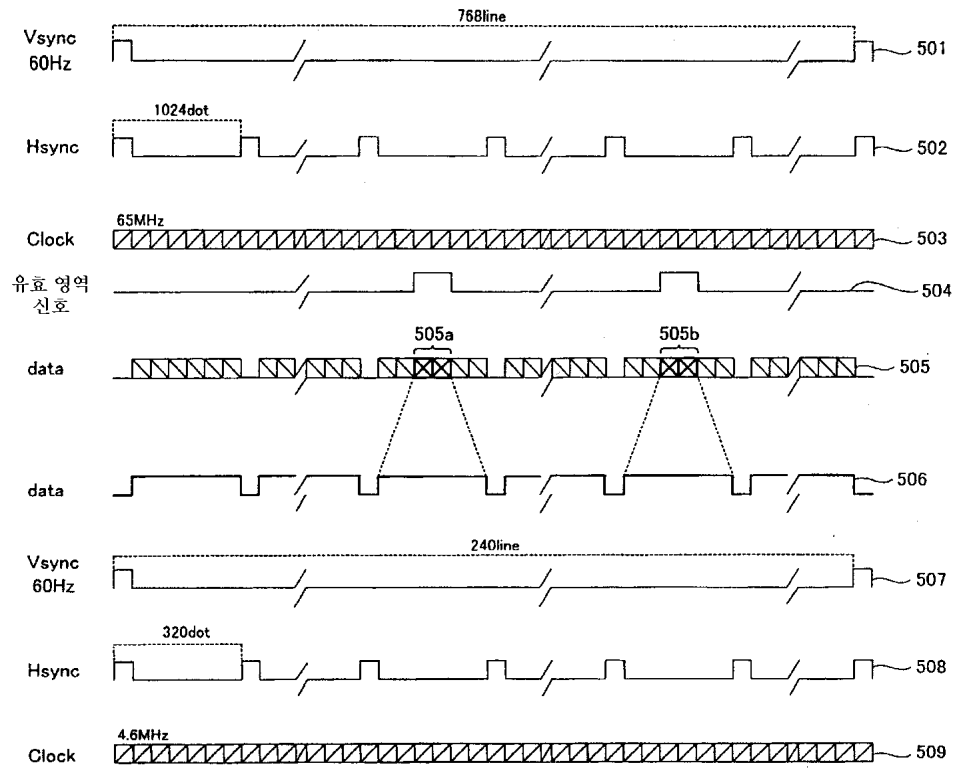
7



8



9



|                |                                                                                    |         |            |
|----------------|------------------------------------------------------------------------------------|---------|------------|
| 专利名称(译)        | 显示单元，显示设备和图像显示系统                                                                   |         |            |
| 公开(公告)号        | <a href="#">KR1020040038665A</a>                                                   | 公开(公告)日 | 2004-05-08 |
| 申请号            | KR1020030072882                                                                    | 申请日     | 2003-10-20 |
| [标]申请(专利权)人(译) | 富士通株式会社                                                                            |         |            |
| 申请(专利权)人(译)    | 富士sikki有限公司                                                                        |         |            |
| 当前申请(专利权)人(译)  | 富士sikki有限公司                                                                        |         |            |
| [标]发明人         | YASUSHI YABUUCHI                                                                   |         |            |
| 发明人            | YASUSHI,YABUUCHI                                                                   |         |            |
| IPC分类号         | G09G3/36 G09G5/00 G09G3/20 G02F1/133                                               |         |            |
| CPC分类号         | G09G2340/0464 G09G5/006 G09G3/20 G09G2370/04 G09G2330/021 G09G3/3611 G09G2310/0232 |         |            |
| 代理人(译)         | CHANG, SOO KIL                                                                     |         |            |
| 优先权            | 2002317966 2002-10-31 JP                                                           |         |            |
| 外部链接           | <a href="#">Espacenet</a>                                                          |         |            |

# 摘要(译)

目的是提供一种显示单元，其中使用的电量相对较小，以及显示装置和图像显示系统。它具有由多个像素组成的显示表面（110）。液晶面板（130），由于每个像素被驱动而在显示表面（110）中显示图像，并且显示表面（110）被分成多个分数区域（111 1a，111 1b，111 1c，...）并且它共享。在包括当前驱动的多驱动电路（140a，140b，140c，150a，150b，150c，...）的液晶指示单元（100）中接收表示指示图像的区域的可区域信号。图像信号显示图像中每个分数区域内的像素共享。用于将电源提供给共享与可用区域信号所示区域相对应的分数区域的驱动电路（140b，140c，150b，150c）的驱动电路控制器（160）包括在多个驱动电路中。液晶指示单元，显示表面，液晶面板，驱动电路，控制单元。

