

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl.7
G09G 3/36

(11)
(43)

2003-0074240
2003 09 19

(21) 10-2003-0013786
(22) 2003 03 05

(30) JP-P-2002-00067498 2002 03 12 (JP)

(71) 가 가
1 1 1

(72) 1 9 2 가 가

(74)

:

(54)

,
 ,
 , (PE) (PX) , (11), (11)
 가 (PE) 가 (PE)
 (PVcs) (12) , (14), (14)가 (PE) (13)
 (PX) (12) (12) (PVcs)
 (SP) .

1

1 1

2 1 가 ,

3 2 가 ,

4	1		,
5	4	1	,
6	4	2	,
7	4	3	,
8	4	4	,
9	4	5	.

< >

11 -- , 12 -- ,

13 -- , 14 -- ,

SP -- , AR -- ,

CT -- , CS -- ,

LQ -- , PX -- .

가 가 ,

가 .

, , , , 가

58-23091

가 .

(高精細化) TV 가 , TFT 가 ,

가 , 1 ,

(下回) ,

1
 (Y1 Ym) 1 (ENAB) , () (ENAB) 가 .
 , .
 (4) (1H) , (Y) (Vpix)
 1 (X1 Xn) (XCT) .
 , 1 (2) (CE) (Vcom) (PVc
 om) (12) (Vcs) (Vcom) (PVcs) .
 (H) (Vcs) , 0V 5V (Vcom) 1 (F)
 0V 5V (H) (Vcom) , 2H 1 (F) 1 (Vco
 m)
 (4) (Vcom) 0V 5V 가 (4) (Vpix) (Vcom) ,
 (階調)
 (Vpix) (1) (LQ) , (CE) 0V (Vcom) 5V
 (Vpix) (PE) 가 (Vcom) 가 1 (H) H .
 , 1
)가 (PX) (PX) (PE) (CE) (PE) (CE) (14)
 , (X) (LQ) (PX) (PE) (CE) (11)
 MIM 1 (CS) (CS) , (PE) 2 (12) 1
 (SW) (20) (2) (12) (SW) (PVcs)
 (20) (20) (20) (PVcs)
 (11) (Y) (X) (Vpix)
 (PE) 가 (CS) (PE) 가 (PE) 가
 (Vpix) (11)가 (CS) (Vpix) , (Vp
 ix) (PE) (CE) 가 (CS) ,
 2 , (13) P (Q1, Q3, Q5) N
 . (14) (Q2, Q4) , (11) (PE) 가 (Vpix)
 13) (Q6, Q7) (PE) ()
 . (13) (Vdd(=5V)) (Vss(=0V))
 1 (INV1) , (Q3, Q4) (Vdd, Vss)
 2 (INV2) . (INV2) (INV1)
 (INV1, INV2) (I INV1)
 (Q5) (INV2) , (Q5)
 (Y) , (11)가 (Y) (Q5) ,

(11)가 (Vpix) (Q5) .

(Q6, Q7) , 1
 (POL1, POL2) (Q6) (PE) (INV2)
 (Q5) (INV1) (IN V2) (Q7)
 (PE) (INV1)

가 , 3 , (2)
 (POL1, POL2) (3)가 1
 (Y(Y1 Ym)) (Y) 1 (1 H)
 (4) (Vpix) (X(X1
 Xn)) (PX) (11) (Y) (11)가 1
 (X) (Vpix) (PE) 가 (Vpix) (11)가 1
 (PE) (12) , (PX) (CE) (11)가
 (PE)

, (POL1)가 1
 , POL2가 (Vpix)가 1
 (X) (POL2, POL1)가 (13)
 1

(POL1)가 1
 (PE) 가 , 2 (值) (Vpix)가 (11)
 (POL1)가 , POL2가 (13)
 (Q6) (Vpix) (INV2)
 (Q7) (PE) 가 , 1 4
 (PX) (VP1, VP2, VP3, VP4)가 5V, 0V
 , 5V, 0V (Vpix)가, 4 (Y4)
 5V 0V 가 , (VP1)
 5V 0V (VP2) 0V (VP4) 0V 5V . (

(14) (11)가
 (14) (PX) (PE)
 (SP) (14)가 (13) (PVcs) (PX)
 (PE) (12) (13)가 (13)
 (CS) 가 , (13) (Vpix)
 (PX) 가 , (13)

, 4 (20)가 (AR) (1
 2) (Vcs) (PVcs) ()
 12) (20)가 1 (12) n ()
 CS) , 1 (20)가 1 (CS) (

, 가 .

4 (20) , 5 9 .

5 (20)가 (AR) (12)
 (20) (12) (12)
 (PVcs) , (20) (12)

(PVcs) (12) 6 (20) (20)가 (AR) (12) (AR)
(PVcs) (20)가 (AR) (12) 7 (20) 2 (12)
(VF) (VF) 8 (20) (20) (20)가 (AR) (AR)
(12) (20)가 (AR) 9 (12) 8 (20)가 (PVcs) 가 (12)
가 1 (PVcs) (20)가 1 5 9 (20) (12)
(AR) (CS)

(57)

1.

가

가

2.

1

가

가

3.

2

4.

2

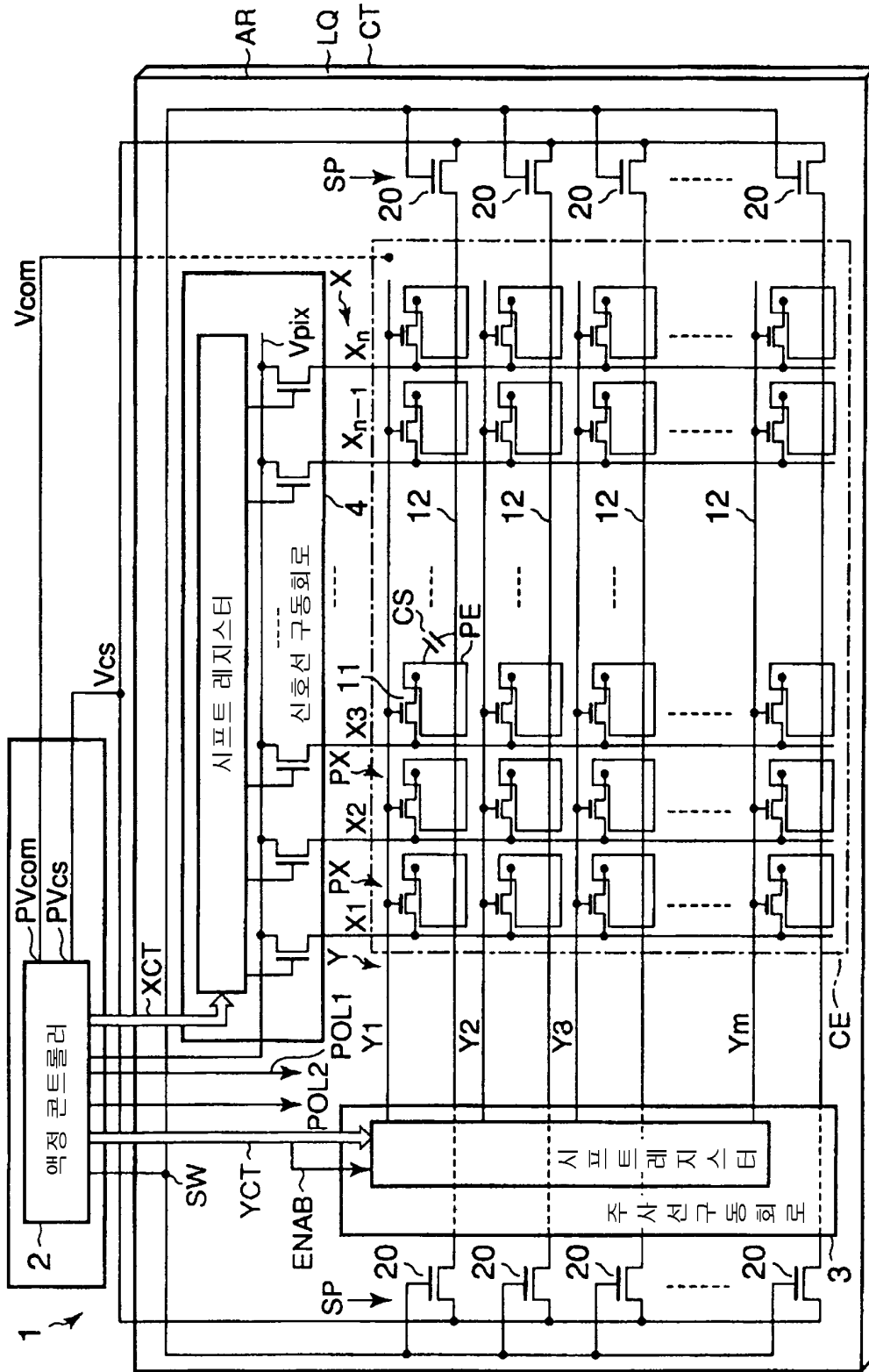
5.

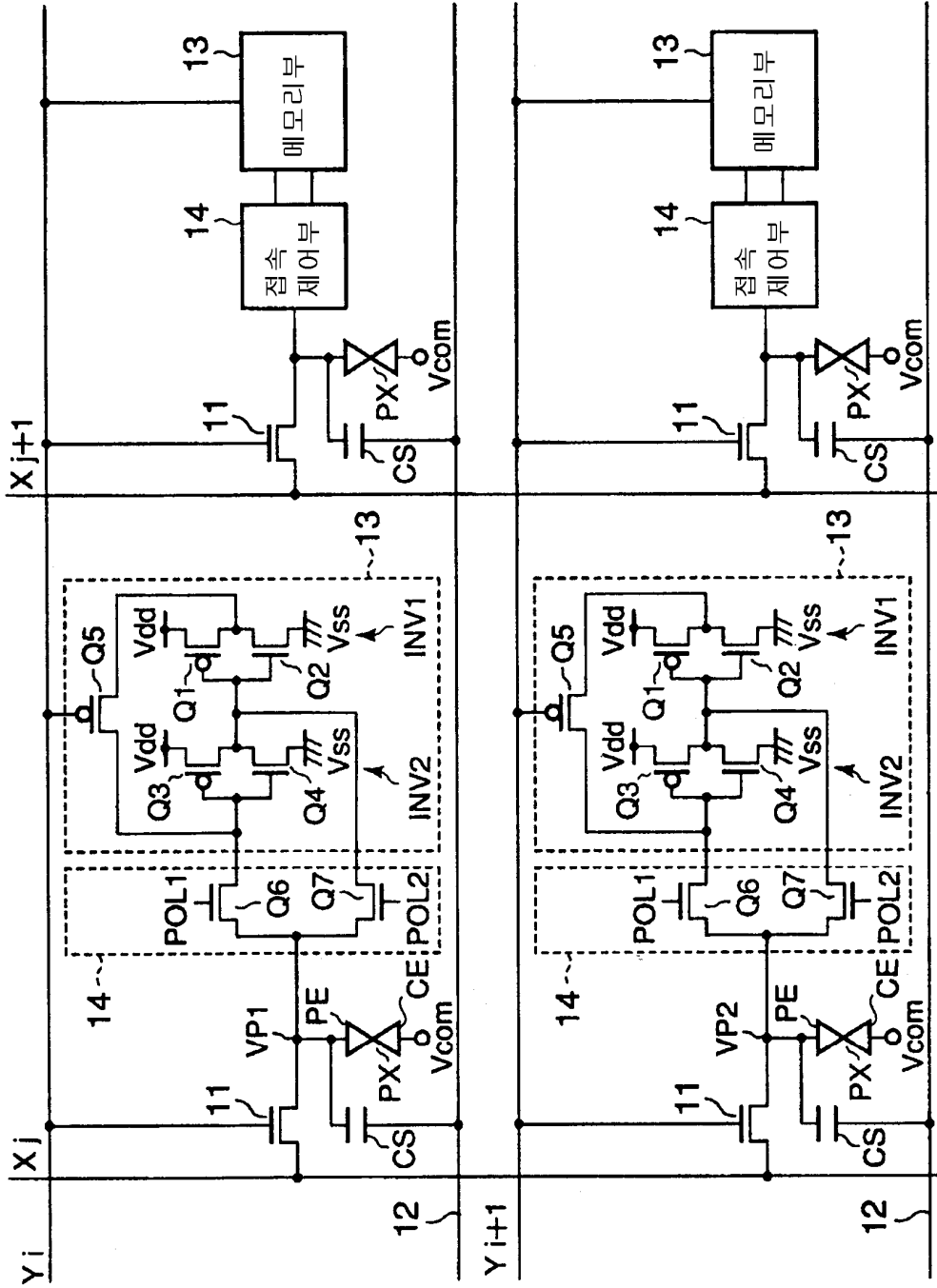
2

2 6. , 1

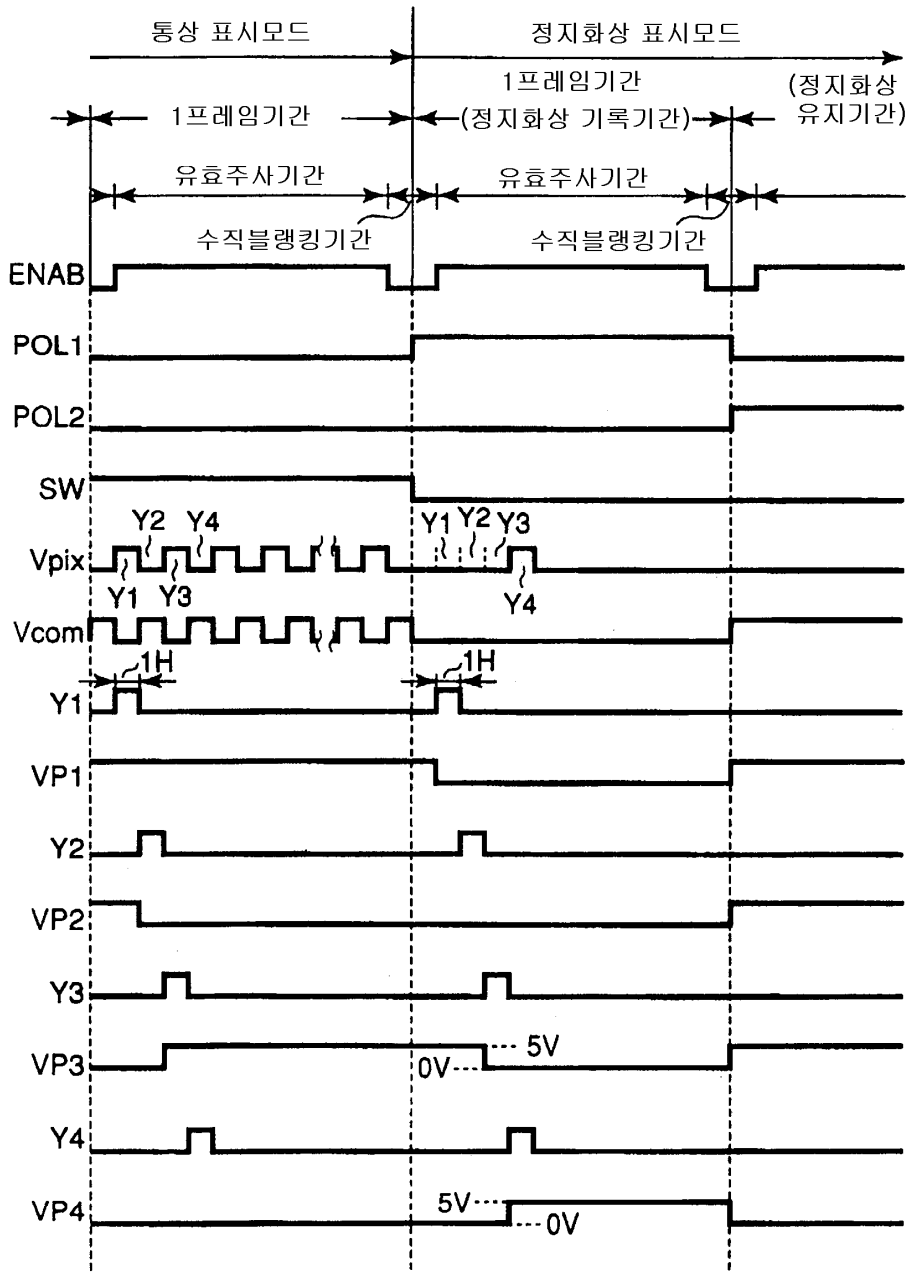
1 7. ,

가

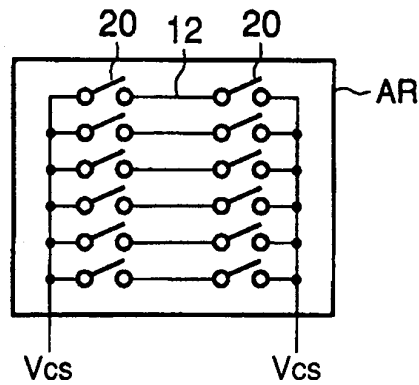


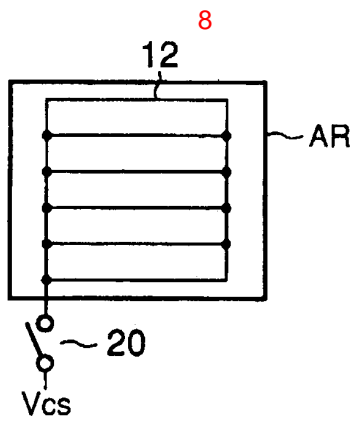
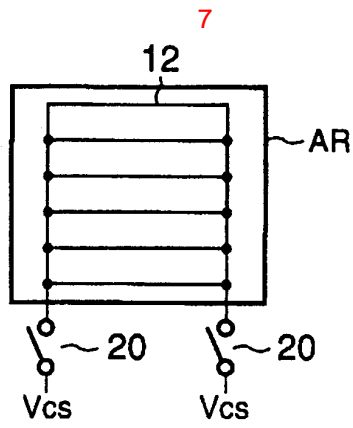
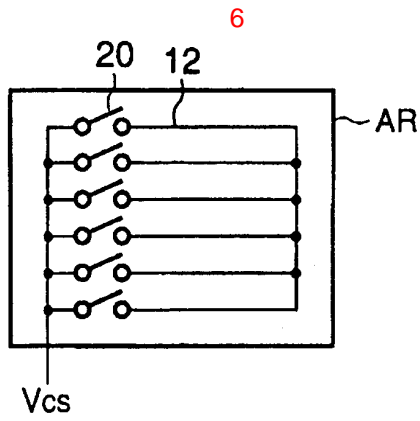
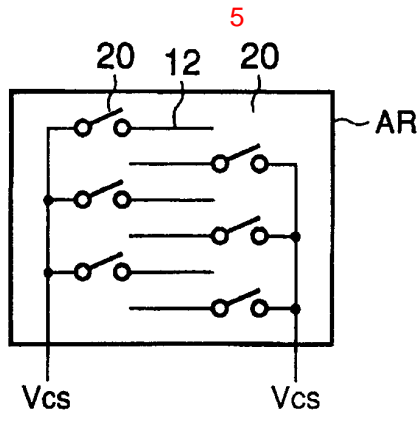


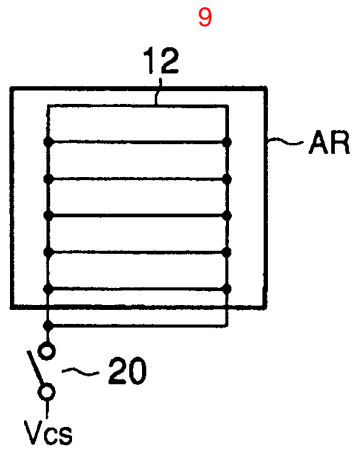
3



4







专利名称(译)	液晶显示器		
公开(公告)号	KR1020030074240A	公开(公告)日	2003-09-19
申请号	KR1020030013786	申请日	2003-03-05
[标]申请(专利权)人(译)	株式会社东芝		
申请(专利权)人(译)	Sikki东芝股份有限公司		
当前申请(专利权)人(译)	Sikki东芝股份有限公司		
[标]发明人	NAKAMURA NORIO		
发明人	NAKAMURA,NORIO		
IPC分类号	G09G3/20 G02F1/133 G09G3/36		
CPC分类号	G09G2300/0842 G09G2300/0809 G09G2300/0857 G09G3/3655 G09G3/3614 G09G3/3648 G09G2300/0876		
代理人(译)	KIM , YOON BAE		
优先权	2002067498 2002-03-12 JP		
其他公开文献	KR100550595B1		
外部链接	Espacenet		

摘要(译)

根据本发明，可以减少由于存储单元的驱动强度而产生的点缺陷。为此，它在多个LCD像素 (PX) 和多个像素开关 (11) 中电容耦合，将图像信号记录到多个数字存储器部件，从多个像素开关维持具有数字形式的相应施加图像信号 (11) 在多个像素电极 (PE) 中，多个连接控制器 (14) 将这些数字存储器部分连接到多个像素电极 (PE)，并周期性地将从多个存储器单元输出的图像信号的极性反转到这些像素电极 (PE)。关于公共电极和多个像素电极 (PE) 的电位，并且多个辅助电容线 (12) 连接到电位配置节点 (PVcs) 和多个连接控制器 (14) 连接多个存储器单元 (13)) 多个LCD像素 (PX) 多个辅助容量线 (12) 与潜在配置节点 (PVcs) 电气分离，并配备离散 circuit (SP) 保持浮动状态。

