

(19)
(12)

(KR)
(A)

(51) 。 Int. Cl. ⁷ G02F 1/1345		(11) (43)	2003-0055939 2003 07 04
(21)	10-2001-0086071		
(22)	2001 12 27		
(71)	.	20	
(72)	936-1	210-1010	
(74)			
	:		
(54)			

， (R)， (G)， (B) 가 가
가
，
，
.

- 4
- 1 .
- 2 1 .
- 3 2 .
- 4 5 .
- 6 .
- * *

30 : 40 :

50 :

D1 D6 : E :

O :

EMI , ,
TV (Pixel) 가 , ,
(Battery) 가 가 , , TV
, 가
1
(14), (11), (12), (13),
(14) (15)
(11)
(12) 1
(13) R, B, G
/ 가 (14)
(15) (11) (13)
(12)
가 , 1024() × 768()
XGA , 가 가 1024() × 768() = 786432
1024 × 3 = 3072 768 RGB 3
(13) (Drive IC)(17) (Drive IC)(18) (12)
(12) (17) 256 (pin) (IC) , 768
3 384 (pin) (IC) 8 가 (18) 3072
2 1 (18)

24 (18) (15) (R), (G), (B) 8
 (D1 D6) .

3 (18) (13) .

E), (O) , 8 (18) (15) (R), (G), (B) ((D1 D6) .

20 .

, (13)

D1 D3) (13) (18) (15) (E) ((O) (D4 D6) (18) (20

) , (18) (Input Port)가 PCB 12 × 24 (8) 24) = 288 (20) .

(20) PCB .

, (20) 가 (Electro Magnetic Interference: EMI)

,

, (R), (G), (B) 가 가

,

,

,

, 1024() × 768() XGA ,

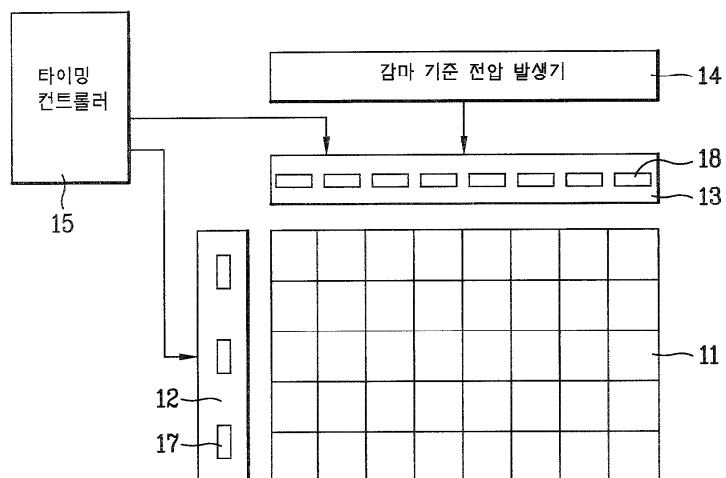
4 5 , 6 .

4 5 (E), (O) , 8 (30) (50) (R), (G), (B) (D1 D6) .

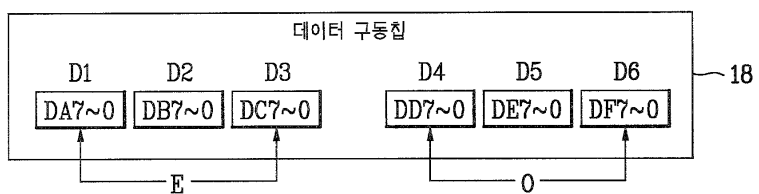
8 가 (30) 3072 384 (pin) (IC) (30) (D1 D6) (30) (30) (D1 D6) 0 1 (FIP) (D1 D6) .

() .

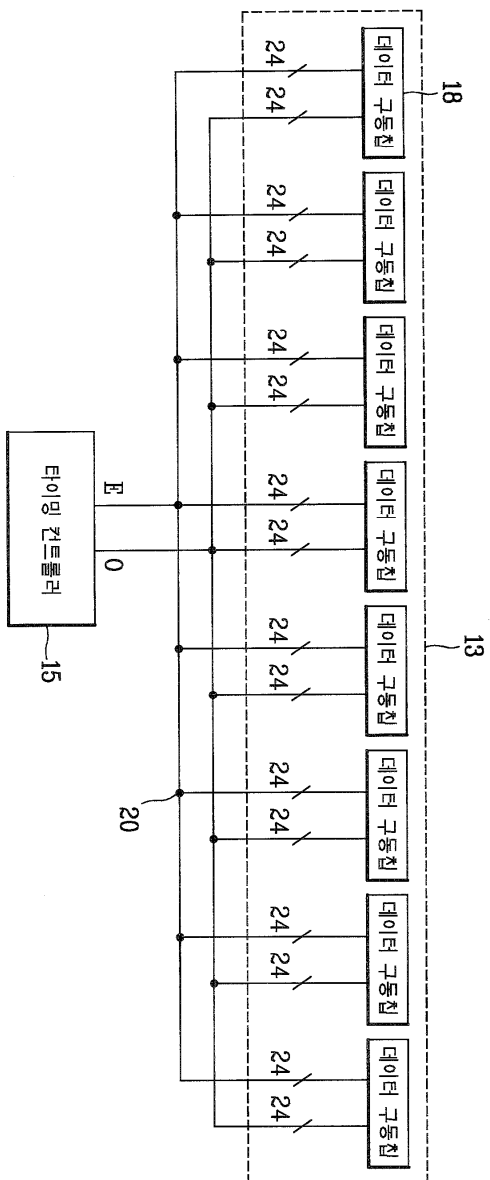
1

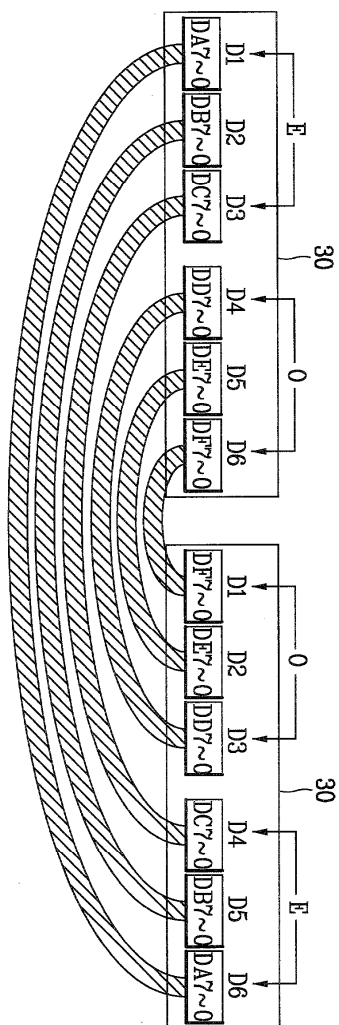


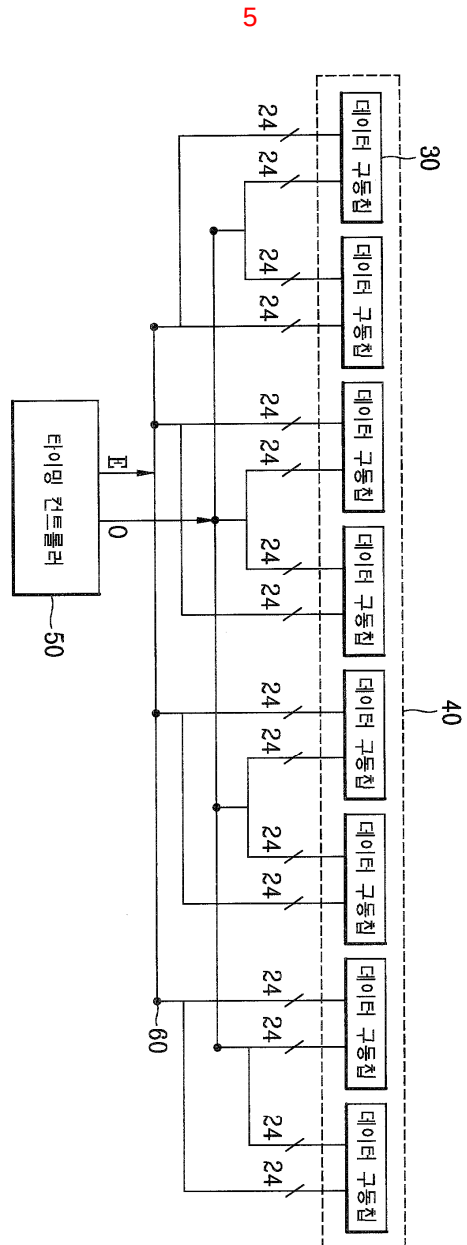
2



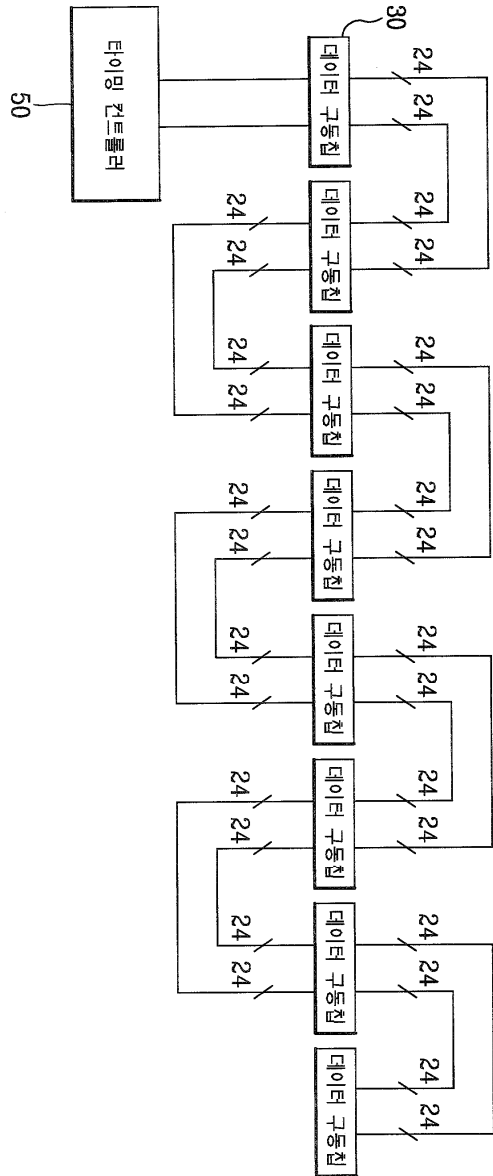
3







6



专利名称(译)	液晶显示器的数据驱动电路布线结构		
公开(公告)号	KR1020030055939A	公开(公告)日	2003-07-04
申请号	KR1020010086071	申请日	2001-12-27
[标]申请(专利权)人(译)	乐金显示有限公司		
申请(专利权)人(译)	LG显示器有限公司		
当前申请(专利权)人(译)	LG显示器有限公司		
[标]发明人	KIM CHANGGONE 김창곤		
发明人	김창곤		
IPC分类号	G02F1/1345		
代理人(译)	金勇 新昌		
其他公开文献	KR100788388B1		
外部链接	Espacenet		

摘要(译)

用途：提供用于LCD（液晶显示装置）的数据驱动电路的布线结构，以通过最小化通孔来有效地布置数据布线。组成：许多数据驱动芯片（30）成对分组。数据驱动芯片内的输入引脚（D1-D6）对称排列。用于接收偶数（E）数据的输入引脚和用于接收每个数据驱动芯片的奇数（O）数据的输入引脚相互连接。因此，减少了通孔的数量并缩短了布线的长度。此外，PCB（印刷电路板）设计简单，EMI（电磁干扰）得到改善。

