

(19)
(12)(KR)
(B1)(51) 。 Int. Cl.⁷
G09G 3/36(45)
(11)
(24)2004 06 12
10-0436075
2004 06 03(21) 10-2001-0049781
(22) 2001 08 18(65)
(43)10-2002-0026802
2002 04 12

(30) JP-P-2000-00248964 2000 08 18 (JP)

(73) 가 가 가 22 22

(72) 619-1127 가 4-14-3

(74)

:

(54)

1 2 , 1 2 , 1 2 가 1 2 , 1

가 가 가 가 , 1

1

1 .

2 .

3 .

4 가 가 .

5 가 가 .

6 , TFT .

[illegible]

6 TFT , 3802 IC , 3804 IC , 3805 , 3803 () 3801 TFT

(3804) , IC(3803) , IC(3802) (R, G, B)

) , (3804) IC(3802) (3804) IC(3802)

/ ,

42 TFT () 가 , 3904 3901 가 , 3902 가 , 3903

TFT 가 , 3905 가 , 3906

(3904) , IC(3802) 가

(3905) , TFT(3903)가 ON IC(3802) IC(3802)

03) 가 가 ON TFT(3903) TFT(3903) ON IC(3802)

01) (3904) 가 TFT(3903) (3901) (3906) (3906)

(3902) , 가

12 13 . 4001 4101

4103 , 4002 4102 . 4003

() , 4004 4104

가 (12 13) , (3901) (3906)

12 TFT(3903)가 ON , (3906) (3901)

가 , TFT(3903)가 OFF 가 (3903)

13 TFT(3903)가 ON , (3906) (3901) 가 , T

FT(3903)가 OFF 가 , 12 13 가 ,

14 , (3801) () IC(3802) ,

15 가 ,

15 , 4301 , 4303 (3906) (3906)

15 , 4302 , 4303 (3906) (3906)

06) 16 , IC(3802) ,

(R,G,B) , (4403) (4404)

(4405) (4405) (4403)

(CK) D/A (4407) (4408)

(4406) () (4405) (4405) (fetch)

1 ,

17a 17b , (1) IC 4405, 4407 4408

17a 17b , 16

2 17a 17b , 4501 4502 4501

(voltage follower) 가 , 4503, 4504, 4505 4506

가 , 4507 /

가 , 4508 D/A 가 , 4509 4510

가 , 4511 가 , 4512

가 , (4501) 4513 (4502) 4514 N MOS
(4501) 4515 (4502) 4516 P MOS

(4503-4506)가 17a (4509)
(4511) , D/A (4507) , D/A
(4501) (4511) (3801) ,

(4503-4506)가 17b (4509)
(4511) , D/A (4508) , D/A
(4501) (4511) ,

(4512) (4511) (4512)
(4503-4506)가 17a , (4510) , D/A (4502)
, D/A (4508) , D/A
(4512)

(4503-4506)가 17b (4510)
, D/A (4507) , D/A ,
4502) (4512) , (

17a 17b , 17a 17b
(4503-4506) , (3801)

17a 17b , 1

S 가 LSI (enhance) MO
(4501) 가 (4513) P MOS 가 , N MOS
2 , LSI (4515) 1 , 1
18a 18b 가 , 가
(2) IC
18a 18b , 16 4405, 4407 4408

2 4601 N MOS 가
18a 18b , MOS , 4603, 4604, 4605 4
, 4602 P , MOS 가 , 4607 / 가
606 D/A 가 , 4608 / 가
, 4609 4610 가 , 4611 D/A 가
, 4612 가
18a 18b , 17a 17b (4603-4606) N MO
(a) (c) , (a) D/A (4607) (4608) P
S (4601) , (b) D/A (4608) , (4603, 4604)
MOS (4602) , (c)

D/A (4607) 2 1 N
, 가 , D/A (4608) , 18a 18b 2 1
, 가 17a 17b ,

, 18a 18b 1
, 18a 18b (4601)
(18a), (4602) (18b) , (

4601, 4602)가 19 A 가 , (4602)
B 가 , 19 , 가
가 , 2 가 (=A-B)/2 ,
, 20 17a 17b , 17a 17b
, 1 가 ,

가 17a 17b ,

2 (18) ,

9 11 5)) , 21 3 (, 99-305735 (: 199

21 3 , 21 , N MOS 가

21 , 101 102 N MOS 가 , 103 () 가 , 10

5 가 , 108 109 (102) () 가 , 106 107 (101) () 가 , 110 () 가 , 113 가 , 114 (106-109) (101), (104), (102) (105) .

22 21 1 (101,102) (106-109) , (114) , 22 23

22 (110) (106) (101) (110) (104) (109) (113) (111) (107) (102) (105) , (108) (101) (104) (102) (110) (107) (102) (105) (109) (113) (102) (111) (108) (102) (101) (104) 22 23 (101,102) 가 , / (104) , 105) , 가 2 가 , 가 (115) 1 , 25 23

24 25 , 24 25 22 , 25 23

24 , (115) (107) (111) , 25 , (115) (107) (110) , (106-109) (111) , (a)) (110) (110) 가 가 2 , (b) (110) 가 가 가 , (a) (b)

26 2 , 26 P MOS 가

26 , 601 602 P MOS , 603 () 가 , 60 (602) () 가 , 606 607 (601) () 가 , 610 () 가 , 613 가 , 614 , 608 609 가 , 612 가 , 613 가 , 614 (606-609) 가 , 27 28 26 (610) (606) (601) (604)

(607) (609) (613) (611)

(602) (605) (608) (604)

(612) (602) (605) (601) (607) (602)

28 (610) (609) (613) (611)

(605) (606) (601) (604) (608) (602)

(611) (601) (612) (601) (604) 27 28

605) (601) (604)

(601,602) / (604,605)

가 2 가 29 30

29 30 29 30 615 1 30 28

29 (615) (607) (611) 30 (615)

(607) (610) (606-609) (611) (b) (610)

(a) (610) 가 2 (611) (a)

(b)

31 21

31 N MOS 가

31 1101 1102 N MOS 가 1103

가 1104 (1102) (1101) 가 P MOS

가 1105 (1102) 가 P MOS

가 1106 1107 (1102) 가 1108 1109

가 1110 (1102) 가 1111 (1106-1

) 가 1112 가 1113 가 1114 (1106-1

109) 가

) 22 (1101) (1105)

1104) (1102) (1105)

23 (1101) (1102) (1104) (1105)

(1104,1105) (1104,1105) (1104,1105)

31

(1101,1102) 21

가 (1106-1109) (a)

(1111) (b) (1110) (1111) 가

2 가 (b) 가 (a)

32 26 . 32 P
MOS
32 , (1201,1202) P MOS 가 , 1203
가 , 1204 (1201) N MOS
() 가 , 1205 (1202) N MOS ()
() 가 , 1206 1207 가 , 1208 1209
가 , 1210 () 가 , 1211
() 가 , 1212 가 , 1213 가 , 1214
(1206-1209) 가
32 , 26 ()
27 , (1201) (1204)
, (1202) (1205) , 28
, (1202) (1205)
(1201) (1204)
, (1204,1205)
2 (1204,1205) , (1204,1205)
, 32
, (1201,1202) , 26
가 (1206-1209) , (a)
(1211) , (b) (1210) 가 2
, (1210) (1211) 가
가 가 , (a)
(b)
33 , 31 가 (1301),
33 , 33 N MOS
33 , 1302 가 , 1303 가 , 1304 1305
가 , 1306 1313 가 , 1314 1315 N MOS
가 , 1316 1317 가 , 1318 P MOS
가 , 1320 가 , 1321 가 , 1319 N MOS
가 (1301) 21
33 , 1304 1305 31 (1114) , (1304,1305)
5) , 34 35
33 , (1314,1315) 31 (1101,1102)
(1316,1317) 31 (1104,1105)
33 , 1307 1309 31 (1106) , 1306 1308 31
(1107) , 1310 1313 31 (1108) , 1311 1312 31
(1109) , (1322) 31 (1103)
(1304) 'L' () 가 , P MOS
, (1306,1307,1310,1311) ON (34) , (1305) 'H' ()
() 가 , (1308,1309,1312,1313) OFF (1302)
(1306) (1315) (1303) (1307) (1311)
314) (1310) (1316,1317) 가
(1318) 가 34 ,
(1315) (1317) , (1314)
(1316)
(1305) 'L' , 35 (1308,1309,1312,1313) ON
(1304) 'H' , (1306,1307,1310,1311) OFF
(1302) , (1308) (1314) (1303)
(1309) (1315) , (1313) (1316,1317)
7) 가 , (1312) (1318) 가 35 ,

(1314) (1316) ,
 (1315) (1317) .
 34 35 , (1306-1313)
 , 2 가 가
 , (1306-1313) 가
 , 가
 36 , 32 가 (1601),
 36 , 36 P MOS , 1603 가 , 1604 1605
 615 P MOS 가 , 1606 1609 1610 1613 가 , 1614 1
 OS 가 , 1616 1617 N M
 가 , 1618 N MOS 가 , 1619 P MOS
 가 , 1620 가 , 1621
 (1601)가 26
 36 , 1604 1605 (1214) , (1604,1605)
 37 38 ,
 36 , (1614,1615) 32 (1201,1202) .
 (1616,1617) 32 (1204,1205) 36 , 1607 1
 609 32 (1206) , 1606 1608 32 (1207) , 1610
 1613 32 (1208) , 1611 1612 32 (1209) , 162
 2 32 (1203)
 (1604) 'H' () 가 , N MOS
 , (1606,1607,1610,1611) ON , (1605) 'L' ()
 , (1608,1609,1612,1613) OFF . (1602) (1606)
 (1615) (1603) (1607) (1614)
 , (1610) (1616,1617) 가 , (1611)
 (1618) 가 . 37 , (1615)
 (1617) , (1614) (1616)
 , (1605) 'H' 가 , 38 (1608,1609,1612,1613) ON .
 , (1604) 'L' , (1606,1607,1610,1611) OFF
 (1602) (1608) (1614) (1603) ,
 (1609) 가 (1615) , (1613) (1616,1617)
 (1612) (1618) 가 . 38 ,
 (1614) (1616)
 (1615) (1617) .
 37 38 , (1606-1613)
 , 2가 가 가
 , (1606-1613)
 가 가 37 38
 39 40 , 39 40
 2
 39 40 , 2101 33 N MOS 가 , 2102
 36 P MOS 가 , 2103 D/A 가 , 2105
 D/A 가 , 2104 가 , 2109
 2108 가 , 2110 가 , 2111
 가 , 2114 33 36 , 2113 (2109,2110)
 16 가 ,

39 (2111) , (b) (2112)

(2109) (2105) D/A (2103) D/A (2103)

(2101) , (2107) (2111) (39

40 , (a) (2111) , (b) (211

2) (2109) (2106) D/A (2104) D/A

(2102) , (2107) (2111) (40

가

가

가

(b) (2102) B (a) (2101) A -A

가 (a) (b)

A 가 , -B

7 39 40 (2115) 7 2501 33

N MOS , 2502 36 P MOS

(2501) (2501a) , 33 (1306-1309)

(2502) (2502a) 36 (2501b) , 33 (1310-1313)

(2502b) 36 (1610-1613) (1606-1609) (2502)

7 2507 2508 , 39 40 (2107,2108) 7 (25

11,2512) 39 40 (2111,2112) 7 VBN VBP 7

2113() , 7 2514 39 40 2114(33 3

6)

41 1 (REV), (SWP),

41 , 2601 가 (REV) 1 가

, 2602 가 (REV) 1

, 1 (SWP) 2 A, B, -A, -B 가 가 4

, 1 3 , 2 4 , (a) 1 3 가

, (b) 2 4 가 가 , 4 가

1

[1]

SWP		REV	
		(A)	(B)
		(B)	(A)
		(-A)	(-B)
		(-B)	(-A)

가

(16) ()

가

[illegible]

[illegible]

(,) 2 (SWP,/SWP) () , (a)
 (, 2 1/2 , (b) 1 2 D
 (CK) MOS (transmission gate)
 2 (I-4) (1) D
 (7) (Q) (10) (2) D (7) (Q)
 (/Q) (11) (4) D (7) (7) (/Q) (10) (11)
 (10) (REV)가 ,
 (/REV)가 (C)
 (3,4) (1,2) (C) (12) OR OR (5)
 (1-4) (C) 가 OR (5) 가 ,
 가 (OR (5) 가 , OR (5)
 D (6) (Q)가 D (6) (D)가 (, 3) , D (6)
 2 , / (5) (, 3) , (1,
 2) , OR (5) (SWP) (/REV) , OR (
 5) 1 (4) , D (6) 2 (Q) (1,2) ,
 1 () , OR (5) 가 가 , (SWP) (REV)
 (C) (/REV) , (/SWP) (3) , D (6) (Q) (3,4)
 , 2 (, OR (5) 가 (/SWP) (REV)
) (C) (/REV) , (SWP) (REV) ,
 2 , 1/2 D (6,7) (R) (SWP) (REV) (R)
 2 가 2 2 (SWP) (REV) , (SWP)
 2 (REV)
 7 'H DAC D/A (2103) 가 가 가 , 'L DAC
 ' D/A (2104) 가 가 가 (REV,/REV) ,
 7 가 (SWP,/SWP) 1 가 .
 4 VBN VBP (VBN,VBP) 가 가 .
 , 4 (REV)가 (L) (1 ((SWP)가 (H) , (a) (-A)
 , (b) (-B)
 가 . (REV) (H) , (SWP)
 가 (L) , +B ,
 +A 가 ,
 , 4 가 (2 (-B)) 가 , -A
 (SWP) (H) , (a)

가 , (REV) (L) , (SWP)
가 (L) , +A , +B
가 ,)
. 4 가
. 8 4 () (N MOS
+A -A가)
9 4 (P MOS
+B -B가)
, +A(-B)가 가 , -A(+B)
가 (5, 10 11). (SWP) 가 (REV)
, (+A,+B) 가 , 4 가
(-A,-B) 가 , 가
. 가
가 , 가
, 2 (2515) 가 (,)가 ,
(4403) , (3804
) 가 . 6 (380
2 (SWP) (REV)
4) 1/2 1/2
, (1) 1 (a) 1
2 1 2 , 1 2
1 2 , (2) 가 , 1 2
가 가 , 1 2
SWP) (REV) 1 , (3) (+A, +B) 가 (,
(-A, -B) 가 가
. , 1
가 , 가 , 가
1 가 2
1 2 (a)
(b) I , 1 2
, 1 가 2 , (a)
1 2 , (b) 1 2
1 2
(b) 1 , (a) 1 1

가 , 1 가
가
. , 1
가
4 ,
4 가
1
가
가
가
가
가
가

(57)

1.

2.

1 가 1 2 ; 1 ;
1 2 2 ; 가 1 2

3.

$$2 \quad 1 \quad , \quad 1 \quad 2 \quad 1 \quad 1$$

4.

3, , 가 , , (a) 1 2 1 2 , (b) 1 2

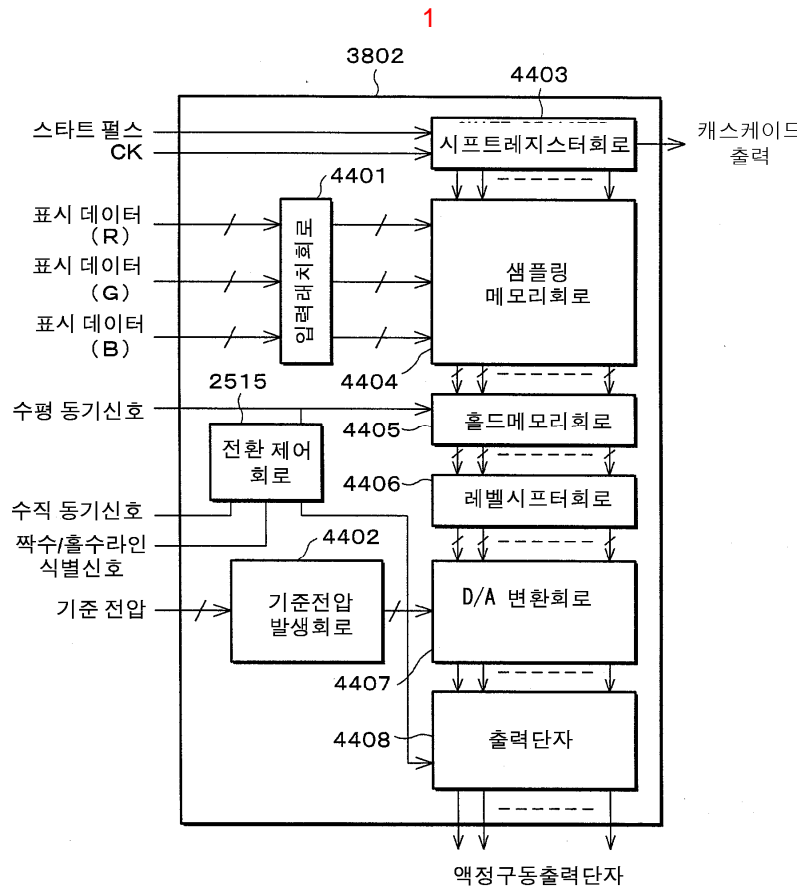
5.

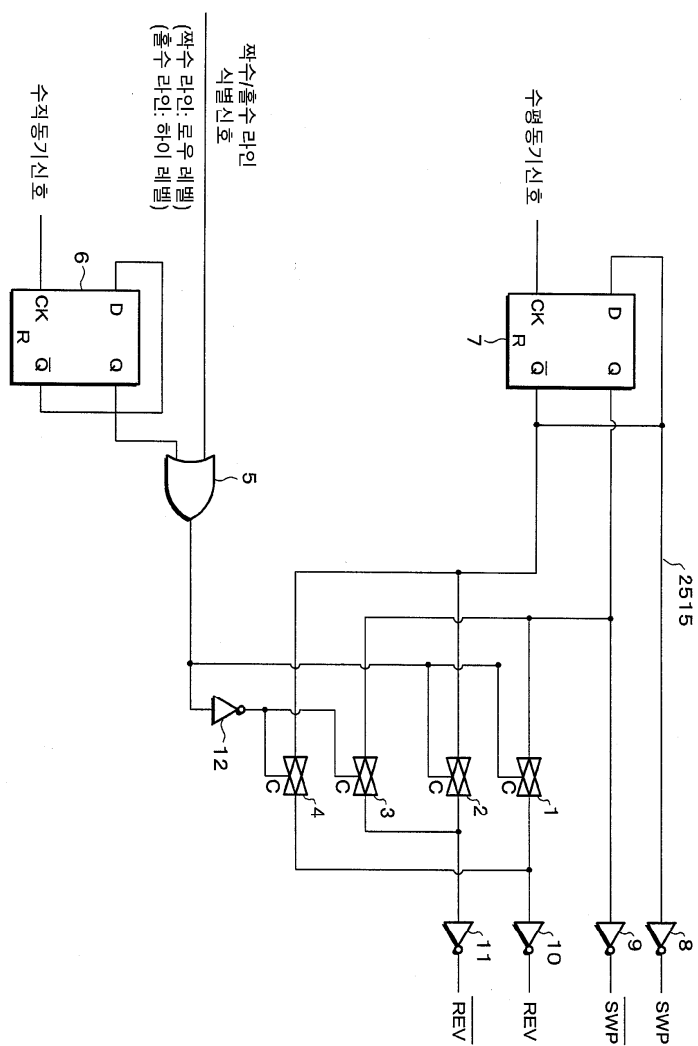
2 , , $1/2$, 1
 1 , 1 ;
 1 $1/2$;
 2 ;
 2 가 , (a) 1
가 1 , (b) 가 2
, (c) 2
; ,
 1 ; ,
 2 ,
 2 .

6.

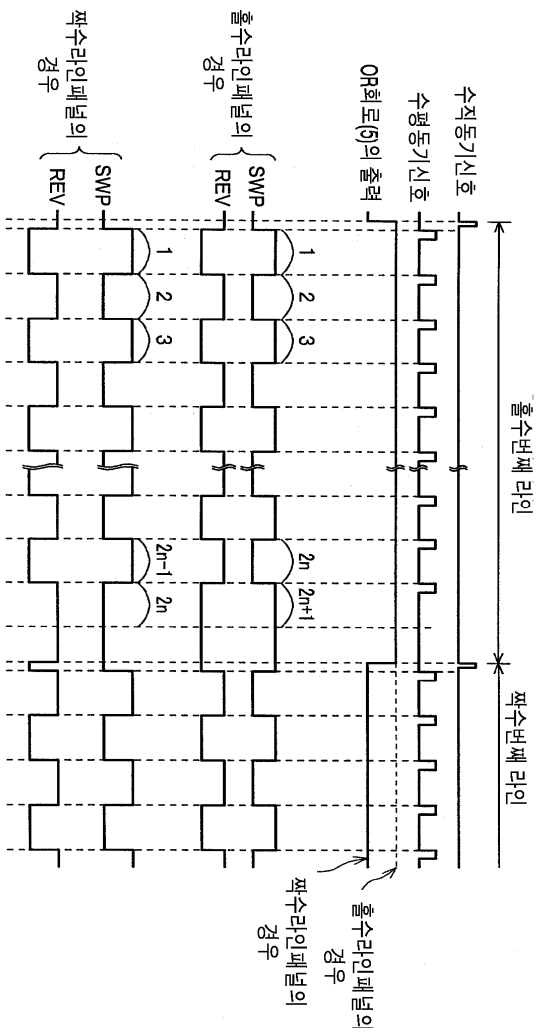
4, , , 1/2, 1
1, 1 ;
1/2 ;
2 가 ;
2 가 , (a)
1
가 1 , (b) 가 2
, (c)
1 ;
1 ;
1 ,

2
2
7.
1 2 가 , 가 , 1 2
1 가 , 가
8.
7 , 1
가 ;
가 ;
가 , 가 .





3



4

(짝수라인 패널)

프레임 ①

	①	②	③	④	⑤	⑥	⑦	⑧	REV	SWP
①	-A	-B	-A	-B	-A	-B	-A	-B	L	H
②	+B	+A	+B	+A	+B	+A	+B	+A	H	L
③	-A	-B	-A	-B	-A	-B	-A	-B	L	H
④	+B	+A	+B	+A	+B	+A	+B	+A	H	L
⑤	-A	-B	-A	-B	-A	-B	-A	-B	L	H
⑥	+B	+A	+B	+A	+B	+A	+B	+A	H	L
⑦	-A	-B	-A	-B	-A	-B	-A	-B	L	H
⑧	+B	+A	+B	+A	+B	+A	+B	+A	H	L

프레임 ②

	①	②	③	④	⑤	⑥	⑦	⑧		
①	-B	-A	-B	-A	-B	-A	-B	-A	H	H
②	+A	+B	+A	+B	+A	+B	+A	+B	L	L
③	-B	-A	-B	-A	-B	-A	-B	-A	H	H
④	+A	+B	+A	+B	+A	+B	+A	+B	L	L
⑤	-B	-A	-B	-A	-B	-A	-B	-A	H	H
⑥	+A	+B	+A	+B	+A	+B	+A	+B	L	L
⑦	-B	-A	-B	-A	-B	-A	-B	-A	H	H
⑧	+A	+B	+A	+B	+A	+B	+A	+B	L	L

A: 정극성 전압

B: 부극성 전압

+: 정측 오프셋

-: 부측 오프셋

5

(홀수 라인 패널)

프레임 ①

	①	②	③	④	⑤	⑥	⑦	⑧	REV	SWP
①	-A	-B	-A	-B	-A	-B	-A	-B	L	H
②	+B	+A	+B	+A	+B	+A	+B	+A	H	L
③	-A	-B	-A	-B	-A	-B	-A	-B	L	H
④	+B	+A	+B	+A	+B	+A	+B	+A	H	L
⑤	-A	-B	-A	-B	-A	-B	-A	-B	L	H
⑥	+B	+A	+B	+A	+B	+A	+B	+A	H	L
⑦	-A	-B	-A	-B	-A	-B	-A	-B	L	H

프레임 ②

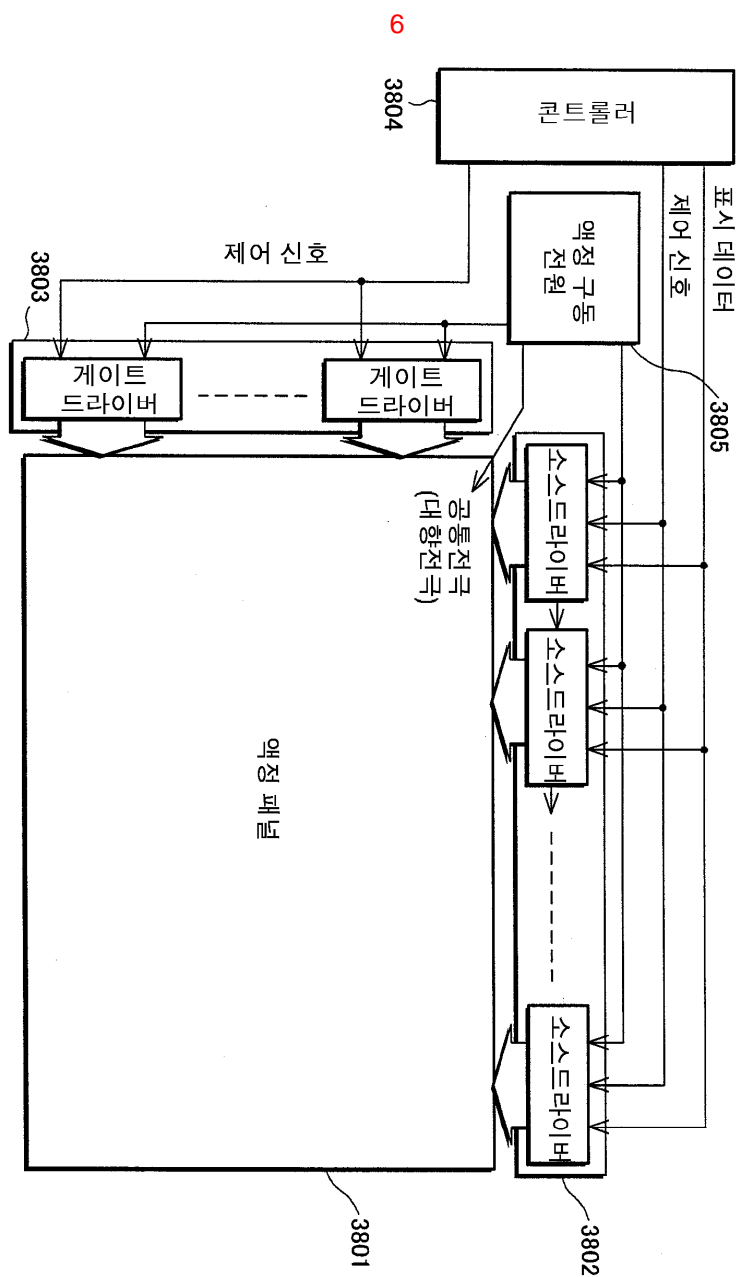
	①	②	③	④	⑤	⑥	⑦	⑧		
①	+B	+A	+B	+A	+B	+A	+B	+A	H	L
②	-A	-B	-A	-B	-A	-B	-A	-B	L	H
③	+B	+A	+B	+A	+B	+A	+B	+A	H	L
④	-A	-B	-A	-B	-A	-B	-A	-B	L	H
⑤	+B	+A	+B	+A	+B	+A	+B	+A	H	L
⑥	-A	-B	-A	-B	-A	-B	-A	-B	L	H
⑦	+B	+A	+B	+A	+B	+A	+B	+A	H	L

A: 정극성 전압

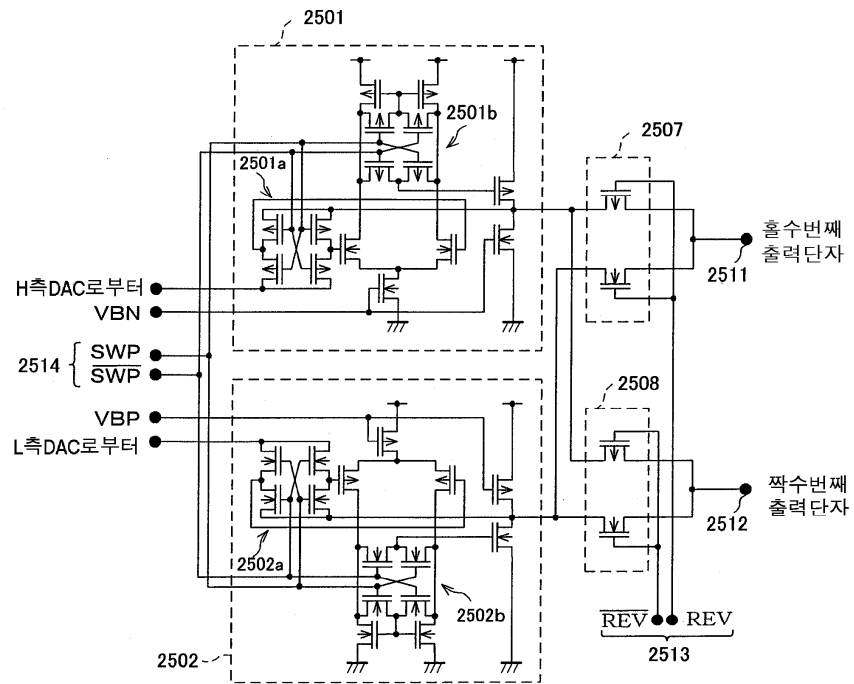
B: 부극성 전압

+: 정측 오프셋

-: 부측 오프셋



7



8

(짝수 라인 패널)

프레임 ① (정극성(A)만 추출)

	①	②	③	④	⑤	⑥	⑦	⑧	REV	SWP
①	-A		-A		-A		-A		L	H
②		+A		+A		+A		+A	H	L
③	-A		-A		-A		-A		L	H
④		+A		+A		+A		+A	H	L
⑤	-A		-A		-A		-A		L	H
⑥		+A		+A		+A		+A	H	L
⑦	-A		-A		-A		-A		L	H
⑧		+A		+A		+A		+A	H	L

프레임 ② (정극성(A)만 추출)

	①	②	③	④	⑤	⑥	⑦	⑧		
①		-A		-A		-A		-A	H	H
②	+A		+A		+A		+A		L	L
③		-A		-A		-A		-A	H	H
④	+A		+A		+A		+A		L	L
⑤		-A		-A		-A		-A	H	H
⑥	+A		+A		+A		+A		L	L
⑦		-A		-A		-A		-A	H	H
⑧	+A		+A		+A		+A		L	L

9

(짝수 라인 패널)

프레임① (부극성(B)만 추출)

	①	②	③	④	⑤	⑥	⑦	⑧	REV	SWP
①		-B		-B		-B		-B	L	H
②	+B		+B		+B		+B		H	L
③		-B		-B		-B		-B	L	H
④	+B		+B		+B		+B		H	L
⑤		-B		-B		-B		-B	L	H
⑥	+B		+B		+B		+B		H	L
⑦		-B		-B		-B		-B	L	H
⑧	+B		+B		+B		+B		H	L

프레임② (부극성(B)만 추출)

	①	②	③	④	⑤	⑥	⑦	⑧		
①	-B		-B		-B		-B		H	H
②		+B		+B		+B		+B	L	L
③	-B		-B		-B		-B		H	H
④		+B		+B		+B		+B	L	L
⑤	-B		-B		-B		-B		H	H
⑥		+B		+B		+B		+B	L	L
⑦	-B		-B		-B		-B		H	H
⑧		+B		+B		+B		+B	L	L

10

(홀수 라인 패널)

프레임 ① (정극성(A)만 추출)

	①	②	③	④	⑤	⑥	⑦	⑧	REV	SWP
①	-A		-A		-A		-A		L	H
②		+A		+A		+A		+A	H	L
③	-A		-A		-A		-A		L	H
④		+A		+A		+A		+A	H	L
⑤	-A		-A		-A		-A		L	H
⑥		+A		+A		+A		+A	H	L
⑦	-A		-A		-A		-A		L	H

프레임 ② (정극성(A)만 추출)

	①	②	③	④	⑤	⑥	⑦	⑧		
①		+A		+A		+A		+A	H	L
②	-A		-A		-A		-A		L	H
③		+A		+A		+A		+A	H	L
④	-A		-A		-A		-A		L	H
⑤		+A		+A		+A		+A	H	L
⑥	-A		-A		-A		-A		L	H
⑦		+A		+A		+A		+A	H	L

11

(홀수 라인 패널)

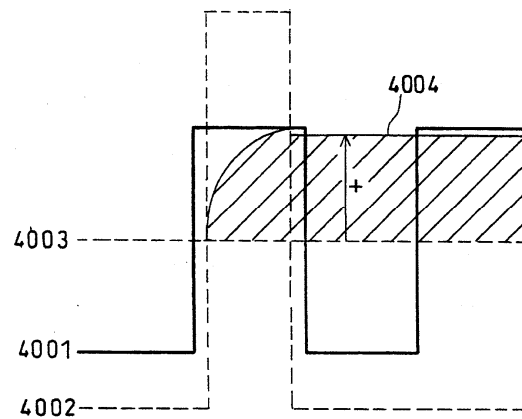
프레임 ① (부극성(B)만 추출)

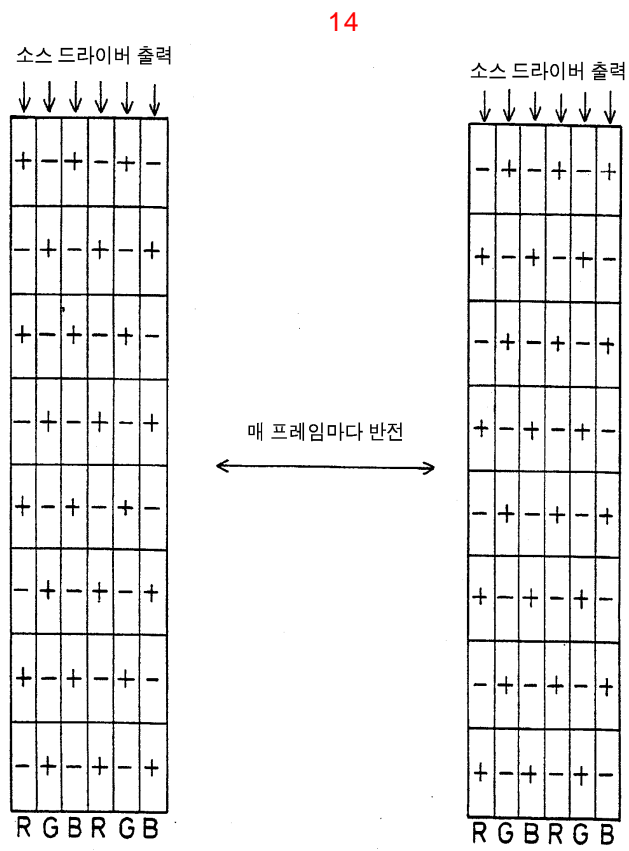
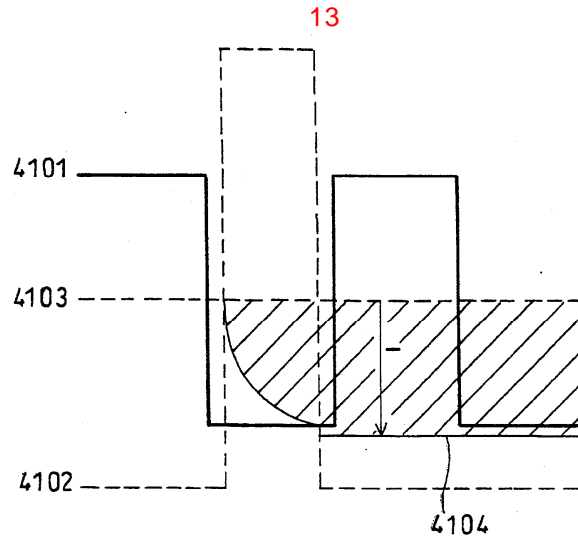
	①	②	③	④	⑤	⑥	⑦	⑧	REV	SWP
①		-B		-B		-B		-B	L	H
②	+B		+B		+B		+B		H	L
③		-B		-B		-B		-B	L	H
④	+B		+B		+B		+B		H	L
⑤		-B		-B		-B		-B	L	H
⑥	+B		+B		+B		+B		H	L
⑦		-B		-B		-B		-B	L	H

프레임 ② (부극성(B)만 추출)

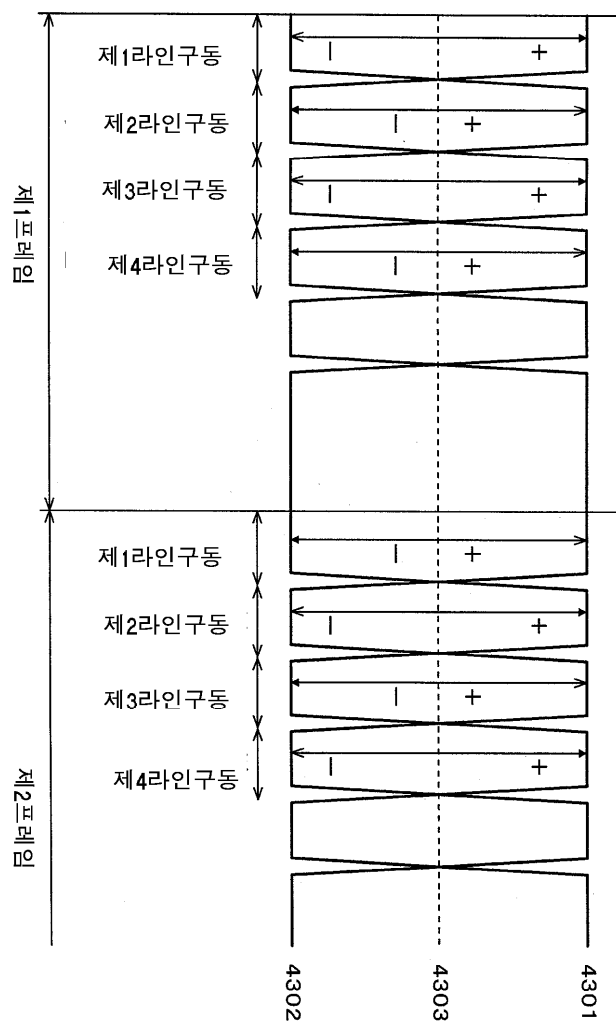
	①	②	③	④	⑤	⑥	⑦	⑧		
①	+B		+B		+B		+B		H	L
②		-B		-B		-B		-B	L	H
③	+B		+B		+B		+B		H	L
④		-B		-B		-B		-B	L	H
⑤	+B		+B		+B		+B		H	L
⑥		-B		-B		-B		-B	L	H
⑦	+B		+B		+B		+B		H	L

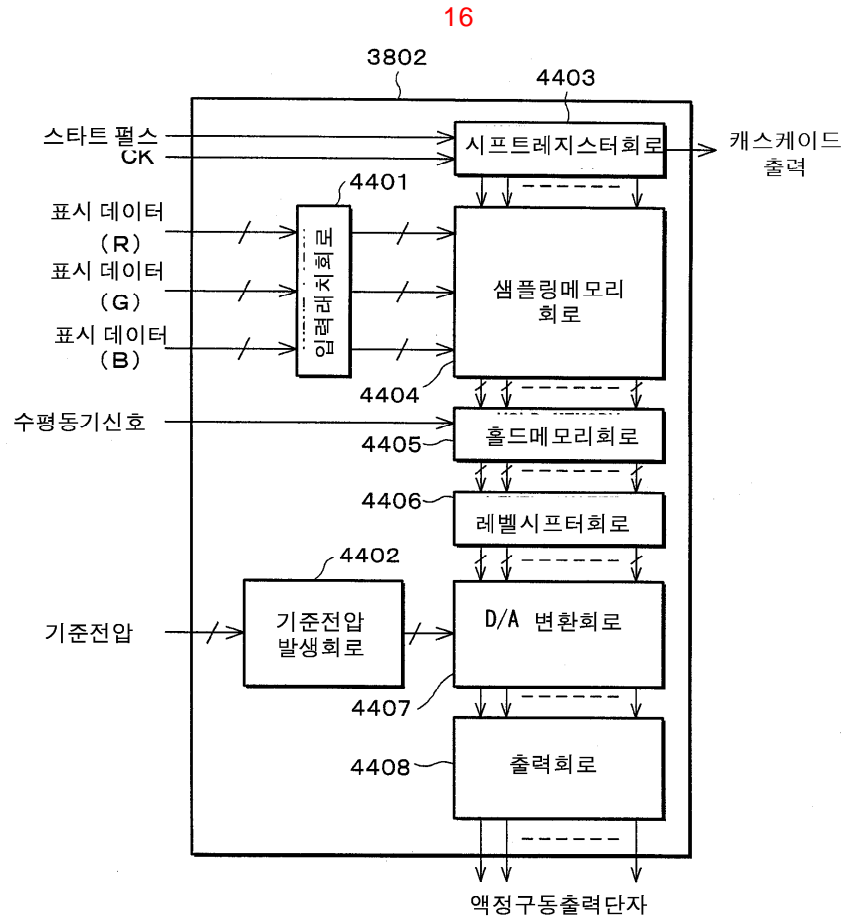
12



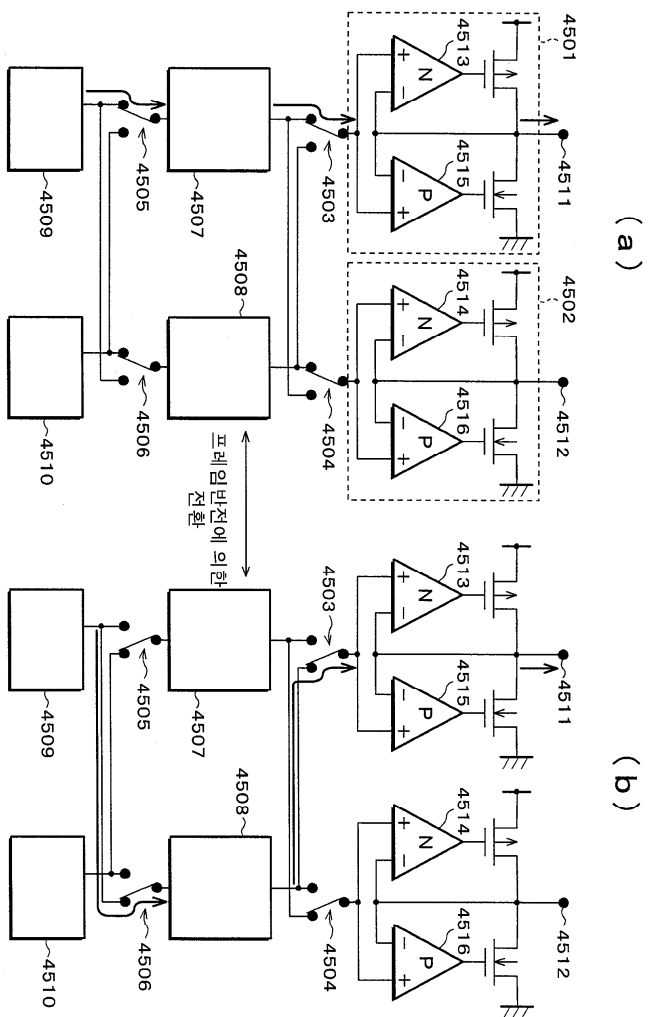


15

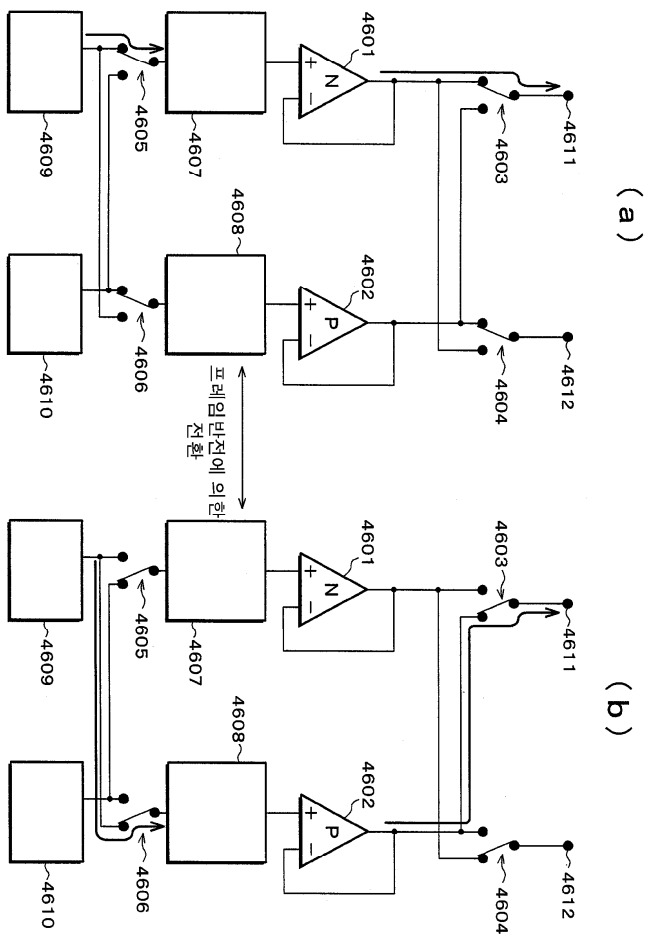




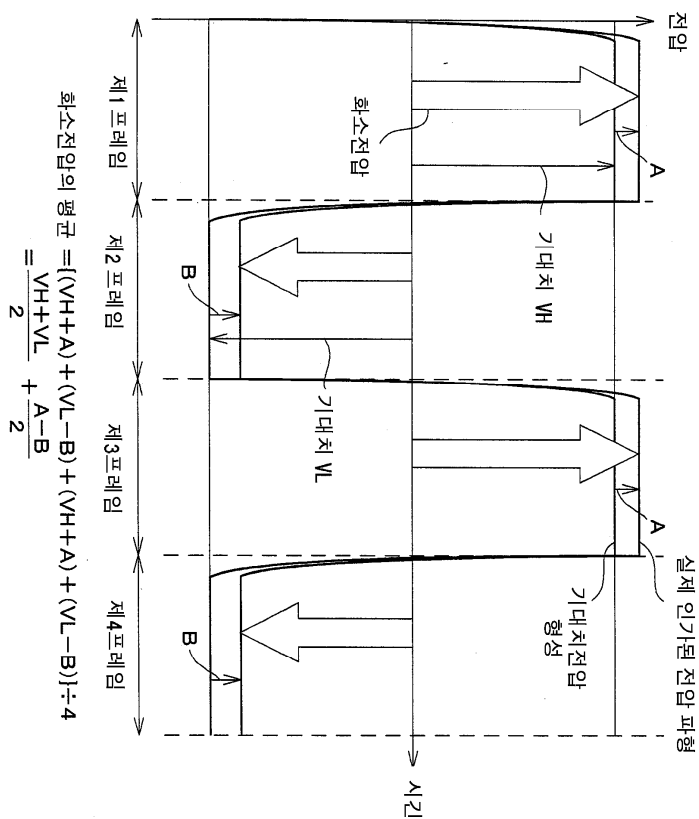
17



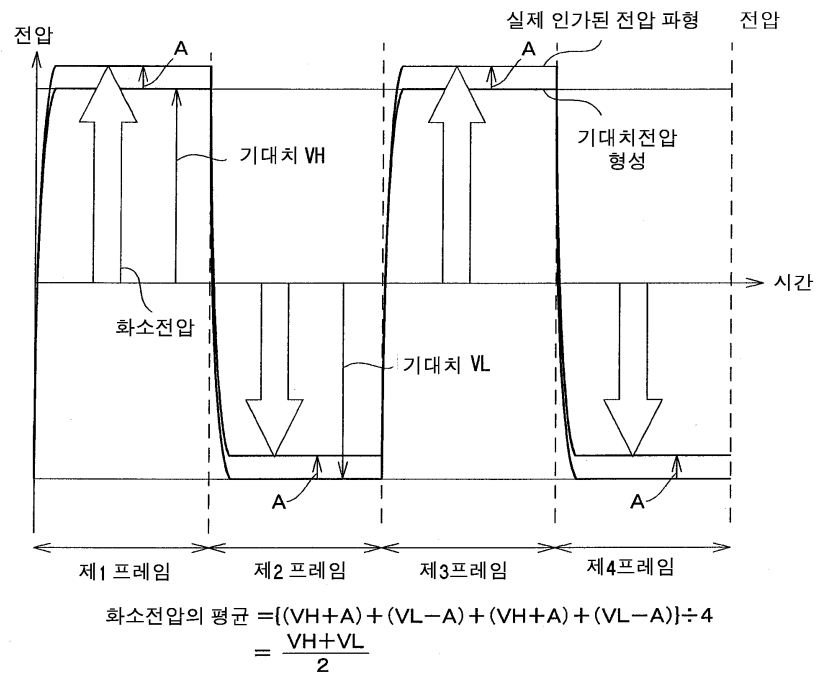
18



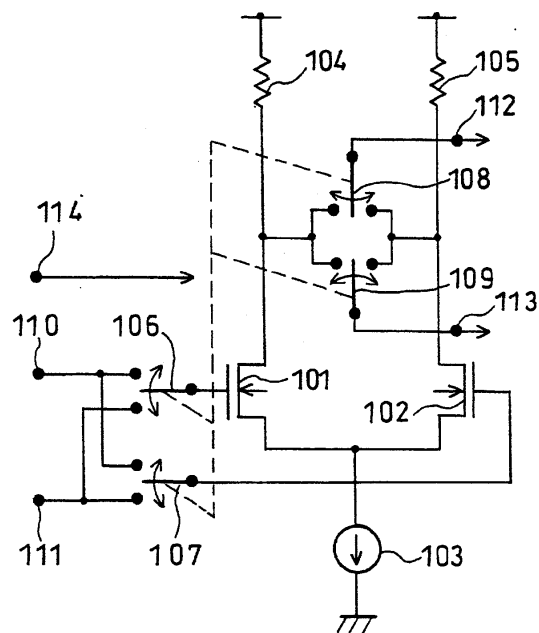
19



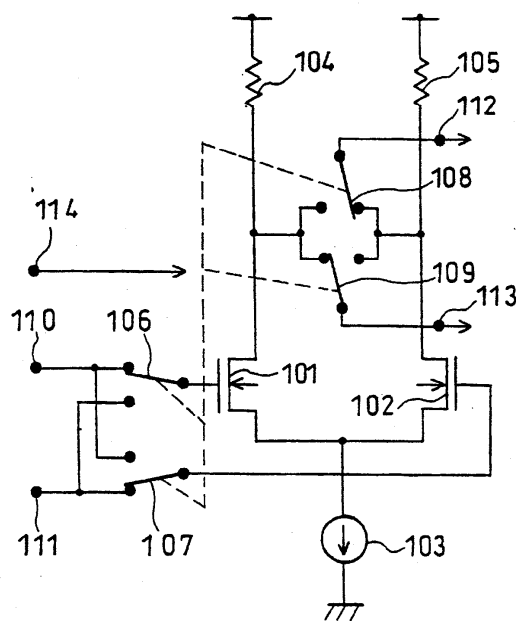
20



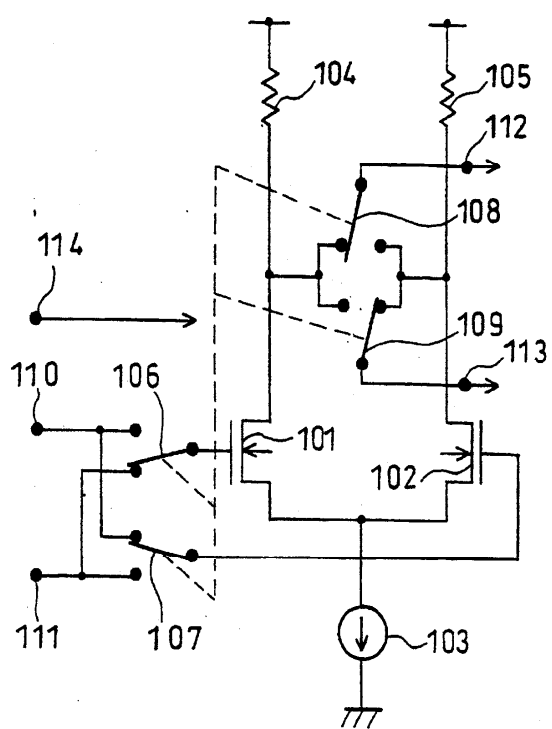
21



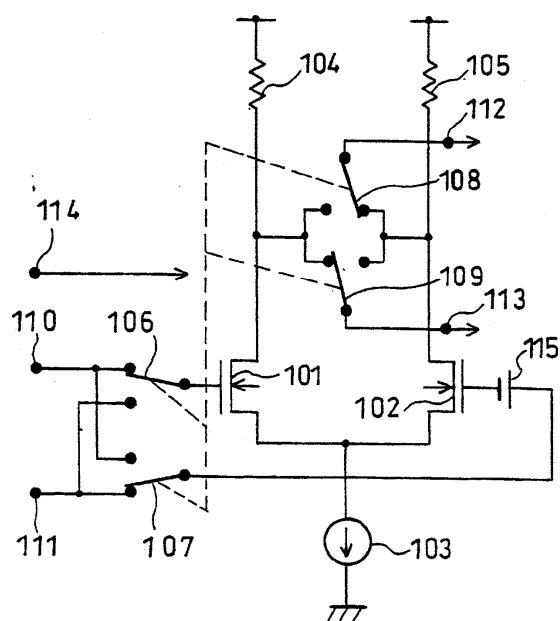
22



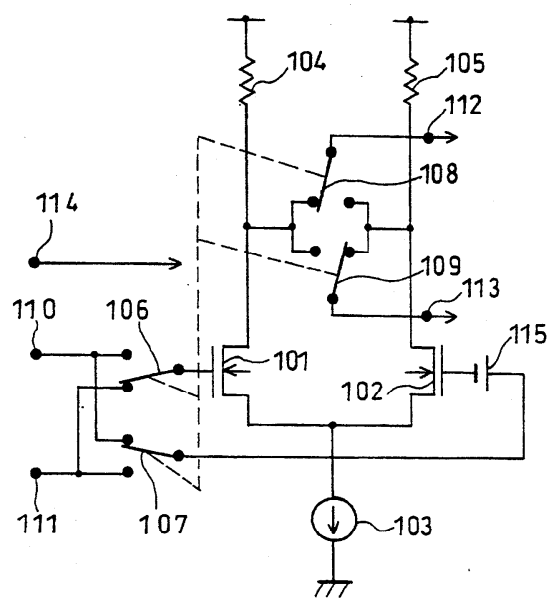
23



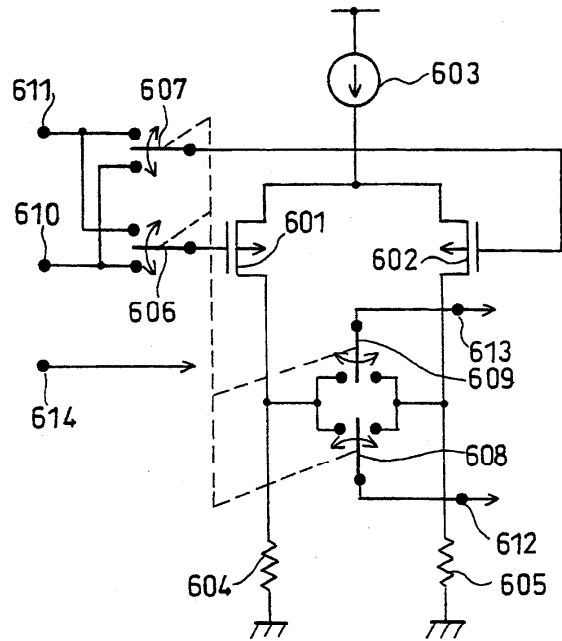
24



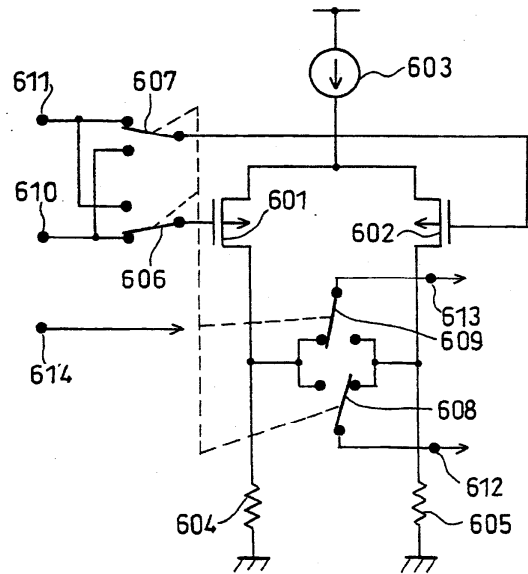
25



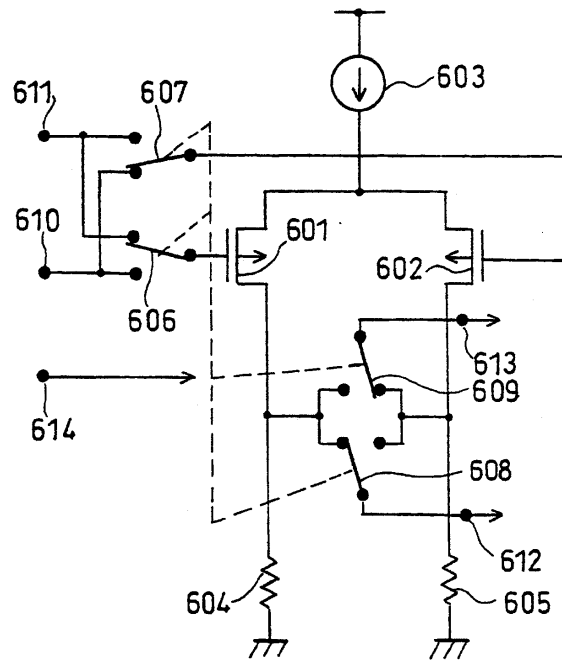
26



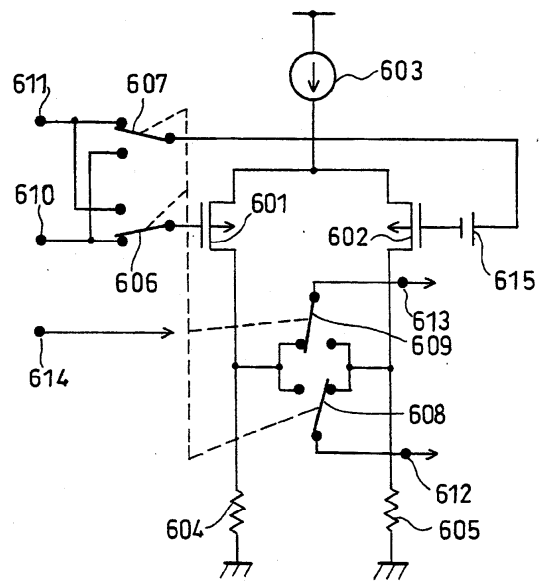
27



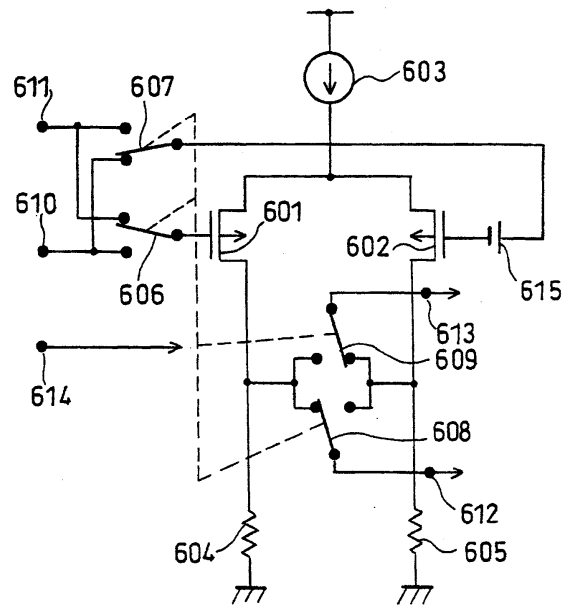
28



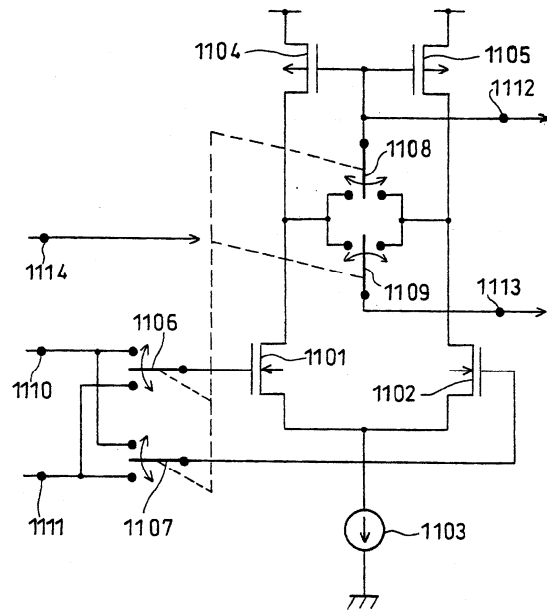
29



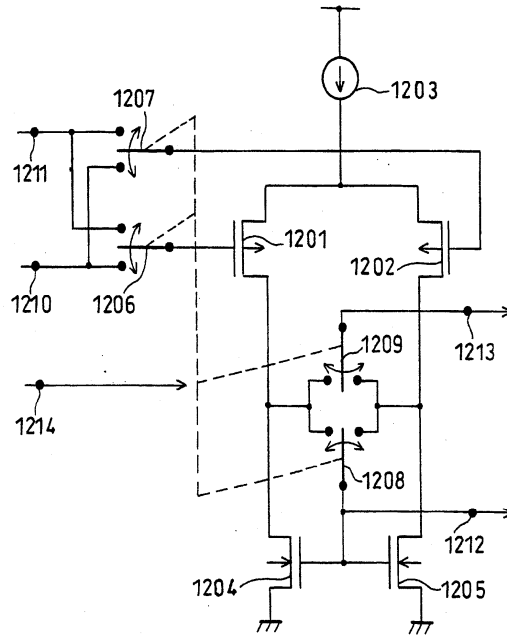
30



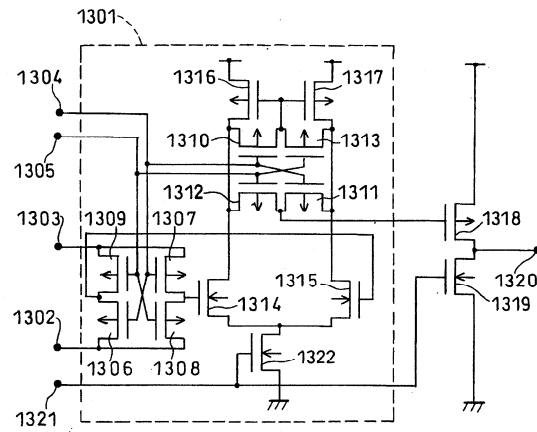
31



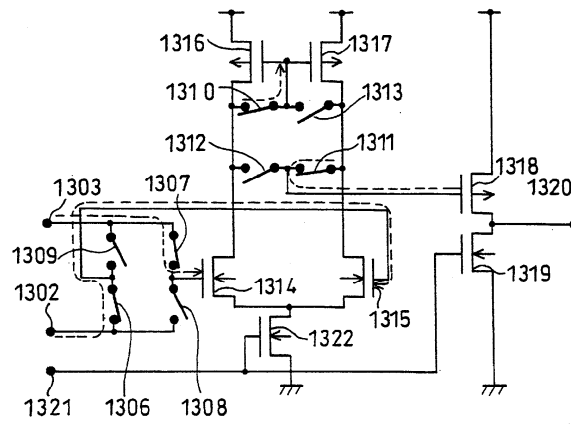
32



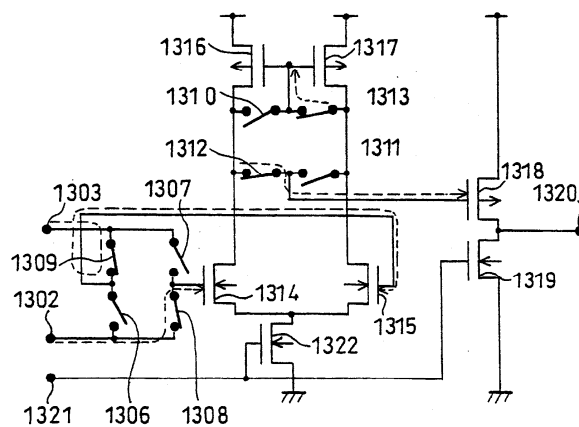
33



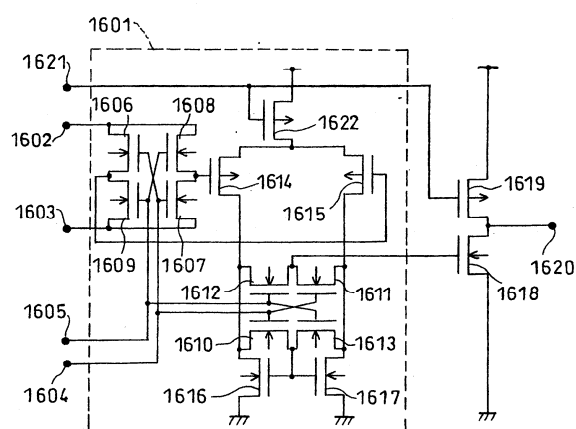
34



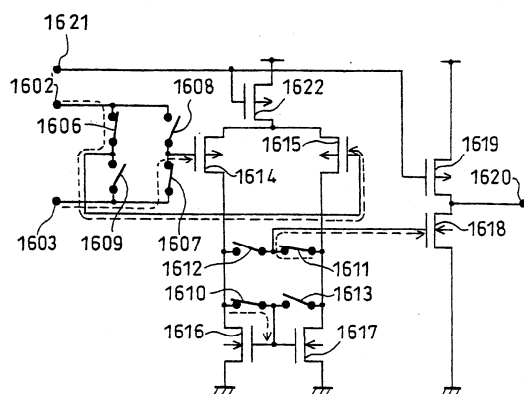
35



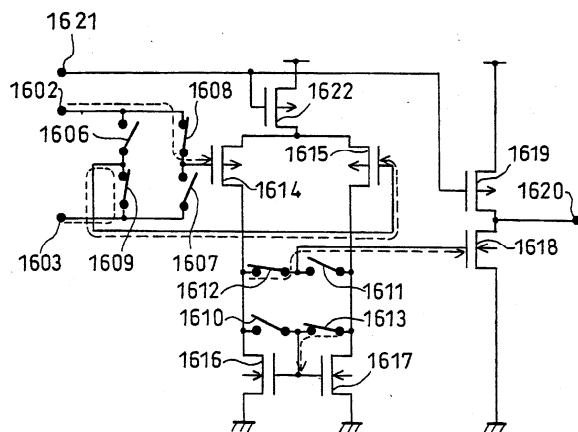
36



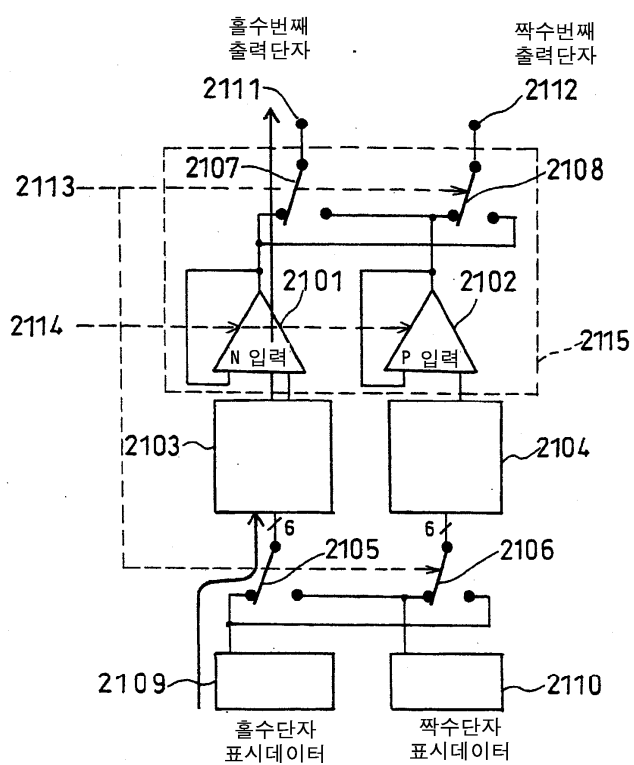
37



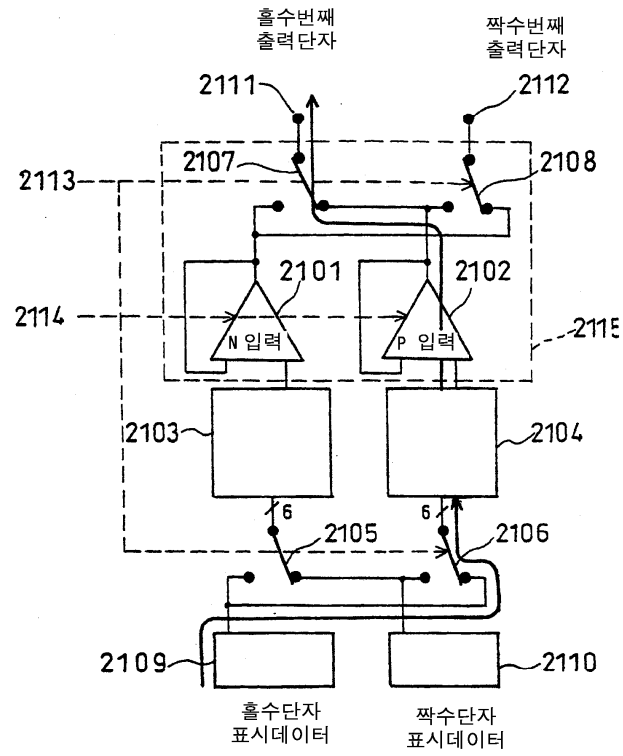
38



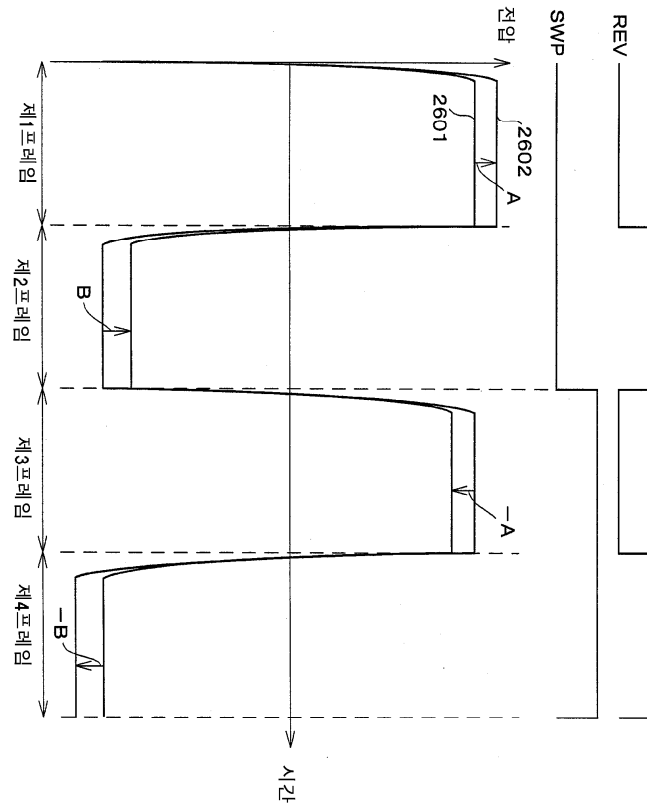
39



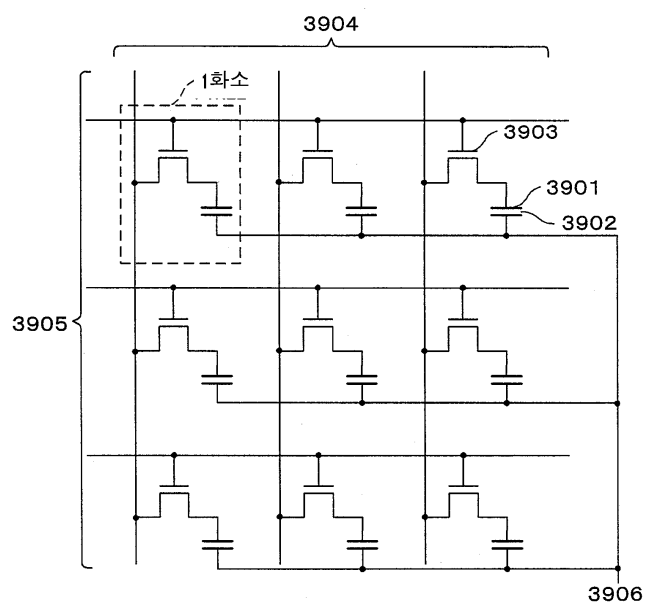
40



41



42



专利名称(译)	液晶显示装置的驱动装置和驱动方法		
公开(公告)号	KR100436075B1	公开(公告)日	2004-06-12
申请号	KR1020010049781	申请日	2001-08-18
[标]申请(专利权)人(译)	夏普株式会社		
申请(专利权)人(译)	夏普株式会社		
当前申请(专利权)人(译)	夏普株式会社		
[标]发明人	WATANABE TAKUYA		
发明人	WATANABE, TAKUYA		
IPC分类号	G09G3/20 G02F1/133 G09G3/36		
CPC分类号	G09G3/3685 G09G2310/027 G09G2320/0233 G09G3/3614		
代理人(译)	LEE, 金泰熙		
优先权	2000248964 2000-08-18 JP		
其他公开文献	KR1020020026802A		
外部链接	Espacenet		

摘要(译)

根据本发明的液晶显示装置的驱动装置和驱动方法的特征在于包括输出电路中的第一和第二放大电路，以及在非反相输入信号和反相输入信号之间切换，并且将切换的输出信号输出到以矩阵方式提供的像素。驱动装置和驱动方法可以包括切换控制电路，用于切换第一和第二放大电路的输出信号，使得施加到一个像素的偏移电压和施加到像素的周围像素的偏移电压彼此相反，另外它包括在内。因此，液晶显示装置的驱动装置和驱动方法不能通过消除一个像素中存在的偏移电压与像素的周边像素的偏移电压来区分显示不均匀性而不消除各个帧之间的偏移电压/ RTI

1

