

2

< >

10: 11:

13: 15:

15a: 1 15b: 2

15c: 3 17:

19:

가

1

가 가 , 1 , (3) 가 , (1)
(1) 가 1 (5a) 2 ITO (5) (5b)

, 가 (1) 2 (5b) 가
(STORAGE CAPACITANCE:7)

(1) 2 , (5b) (1) (5b) (Misalign) (7) (1) 가 (A) (

가

(Cst)

3
 2
 (11) (11) (10)
 (13) (11) (13) (11)
 19)가 (13) (11) (13) (19) (11) (15a)
 (13) () , 1 (15a) ()
) (13) (11), (19) ((15) 2
 (11)
 (15) (19) () 1 (15a) ,
 3 (11) 3 (15c) , 2 (B)
 3 (15c) 2 (15b)
 3 가 3 (15c) 가 (11) (Storage Capacitance:17) , (11)
 (15c) (11) B
 (11) 3 (15c) (B) 가 가 가
 (B) 가 가 , 가 가
 (11)
 가 가 가 가 가

, . ,

, 가 .

가 가 , ,

(57)

1.

;

,

;

,

;

:

,

1

2

,

3

2.

1

,

3

3.

1

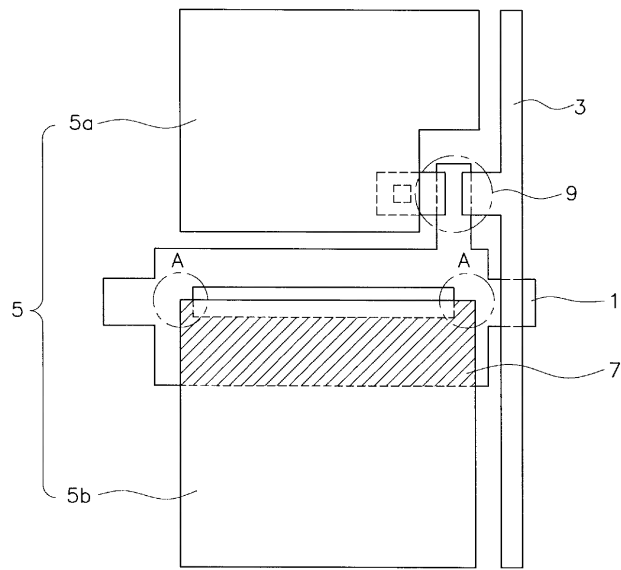
,

2

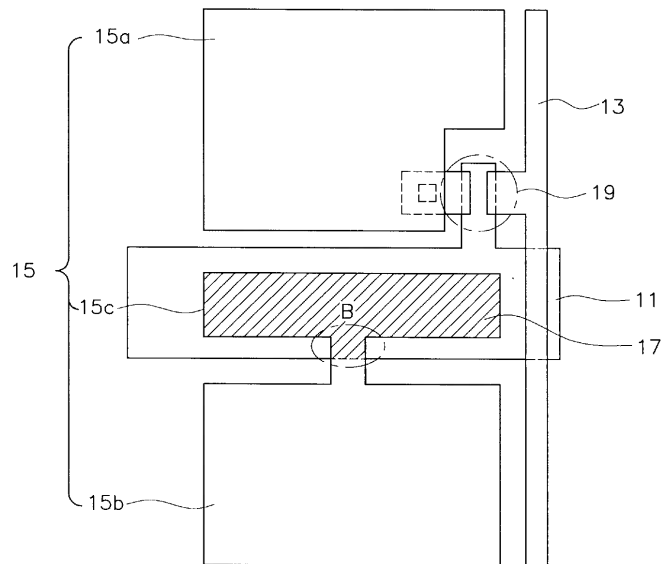
3

.

1



2



专利名称(译)	薄膜晶体管液晶显示器		
公开(公告)号	KR1020020057034A	公开(公告)日	2002-07-11
申请号	KR1020000087266	申请日	2000-12-30
[标]申请(专利权)人(译)	HYDIS TECH HYDIS技术有限公司		
申请(专利权)人(译)	하이디스테크놀로지주식회사		
当前申请(专利权)人(译)	하이디스테크놀로지주식회사		
[标]发明人	KIM JAIKWANG 김재광 KO YOUNGYIK 고영익		
发明人	김재광 고영익		
IPC分类号	G02F1/1343		
外部链接	Espacenet		

摘要(译)

本发明涉及薄膜晶体管液晶显示器。并且在多条数据信号线的交叉点中相应布置的薄膜晶体管：栅极信号线，其同时平行地布置在透明型绝缘板上：基板在特定方向上的透明型绝缘板：基板布置成与之交叉多条栅极信号线：栅极信号线，用于划分单位像素区域并限制单位像素。并且数据信号线：在单位像素区域中包括的各个排列的像素电极的像素电极包括如上所述的分割单位像素区域中的各个排列的第一子像素电极和第二子像素电极，以及第三子像素电极设置为与栅极信号线重叠。辅助容量是固定的。栅极信号延迟问题得到改善。并且扩展开口部分并且可以增强屏幕质量。

